

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第6706508号  
(P6706508)

(45) 発行日 令和2年6月10日 (2020.6.10)

(24) 登録日 令和2年5月20日 (2020.5.20)

(51) Int. Cl. F I  
**G06F 3/041 (2006.01)** G O 6 F 3/041 5 1 2  
**G06F 3/044 (2006.01)** G O 6 F 3/044 1 2 0

請求項の数 11 (全 25 頁)

(21) 出願番号	特願2016-25948 (P2016-25948)	(73) 特許権者	308017571
(22) 出願日	平成28年2月15日 (2016.2.15)		シナプティクス・ジャパン合同会社
(65) 公開番号	特開2017-146660 (P2017-146660A)		東京都中野区中野四丁目10番2号
(43) 公開日	平成29年8月24日 (2017.8.24)	(74) 代理人	100205350
審査請求日	平成31年2月8日 (2019.2.8)		弁理士 狩野 芳正
		(74) 代理人	100117617
			弁理士 中尾 圭策
		(72) 発明者	石井 達也
			東京都中野区中野4丁目10番2号 シナ プティクス・ディスプレイ・デバイス合同 会社内
		審査官	円子 英紀

最終頁に続く

(54) 【発明の名称】 タッチパネル装置、タッチコントローラ、及び、タッチ検出方法

(57) 【特許請求の範囲】

【請求項1】

行列に配置された複数の検出電極を備えたタッチパネルと、  
セレクト部と、

前記複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備えるタッチパネル装置であって、

前記セレクト部は、

当該タッチパネル装置が第1状態に設定されると、前記複数の検出電極の行を順次に選択し、選択された行の検出電極を同時に前記センス部に電氣的に接続し、

当該タッチパネル装置が第2状態に設定されると、前記複数の検出電極のうちから選択された前記複数の検出電極の数より少ない選択検出電極を前記センス部に電氣的に接続するように構成され、

前記セレクト部が、前記選択検出電極のうち前記複数の検出電極の複数行に渡って位置している検出電極を同時に前記センス部に電氣的に接続可能に構成された

タッチパネル装置。

【請求項2】

当該タッチパネル装置が前記第2状態に設定されたとき、各動作サイクルにおいて、前

10

20

記選択検出電極のそれぞれについてタッチ検出が複数回行われる

請求項 1 に記載のタッチパネル装置。

【請求項 3】

当該タッチパネル装置が前記第 1 状態に設定されたとき、各動作サイクルにおいて、前記複数の検出電極のそれぞれについてタッチ検出が 1 回行われる

請求項 2 に記載のタッチパネル装置。

【請求項 4】

行列に配置された複数の検出電極を備えるタッチパネルと、

前記複数の検出電極の列にそれぞれに対応する複数のセクタを備えるセクタ部と、

前記複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備えるタッチパネル装置であって、

前記セクタ部は、

当該タッチパネル装置が第 1 状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 1 検出電極を前記センス部に電氣的に接続し、

当該タッチパネル装置が第 2 状態に設定されると、各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 2 検出電極を前記センス部に電氣的に接続するように構成され、

当該タッチパネル装置が前記第 2 状態に設定されたときに各動作サイクルにおいて前記センス部に接続される前記第 2 検出電極の数が、当該タッチパネル装置が前記第 1 状態に設定されたときに各動作サイクルにおいて前記センス部に接続される前記第 1 検出電極の数よりも少なく、

前記複数のセクタのそれぞれは、前記複数の検出電極のうちの対応する列の検出電極を選択的に前記センス部に接続可能に構成されており、

前記複数のセクタの少なくとも一は、前記複数の検出電極のうちの対応する列の検出電極に加え、対応する列以外の列に位置する検出電極を前記センス部に接続可能に構成されている

タッチパネル装置。

【請求項 5】

複数の検出電極を備えたタッチパネルと、

それぞれに接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成された複数のセンス回路と、

前記複数の検出電極の全ての検出電極を前記複数のセンス回路のそれぞれに電氣的に接続可能に構成されたセクタ部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備えるタッチパネル装置であって、

前記セクタ部は、

当該タッチパネル装置が第 1 状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 1 検出電極を前記複数のセンス回路に電氣的に接続し、

当該タッチパネル装置が第 2 状態に設定されると、各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 2 検出電極を前記複数のセンス回路に電氣的に接続するように構成され、

当該タッチパネル装置が前記第 2 状態に設定されたときに各動作サイクルにおいて前記複数のセンス回路に接続される前記第 2 検出電極の数が、当該タッチパネル装置が前記第 1 状態に設定されたときに各動作サイクルにおいて前記複数のセンス回路に接続される前

10

20

30

40

50

記第 1 検出電極の数よりも少ない

タッチパネル装置。

【請求項 6】

前記セレクトア部が、前記複数のセンス回路のそれぞれに対応する複数のセレクトアを備え

、

前記複数のセレクトアのそれぞれは、前記複数の検出電極の全てを対応するセンス回路に電氣的に接続可能に構成された

請求項 5 に記載のタッチパネル装置。

【請求項 7】

行列に配置された複数の検出電極を備えたタッチパネルについてタッチ検出を行うタッチコントローラであって、

セレクトア部と、

前記複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備え、

前記セレクトア部が、

当該タッチコントローラが第 1 状態に設定されると、前記複数の検出電極の行を順次に選択し、選択された行の検出電極を同時に前記センス部に電氣的に接続し、

当該タッチコントローラが第 2 状態に設定されると、前記複数の検出電極のうちから選択された前記複数の検出電極の数よりも少ない選択検出電極を前記センス部に電氣的に接続するように構成され、

前記セレクトア部が、前記選択検出電極のうち前記複数の検出電極の複数行に渡って位置している検出電極を同時に前記センス部に電氣的に接続可能に構成された

タッチコントローラ。

【請求項 8】

行列に配置された複数の検出電極を備えたタッチパネルについてタッチ検出を行うタッチコントローラであって、

前記複数の検出電極の列にそれぞれに対応する複数のセレクトアを備えるセレクトア部と、

前記複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備え、

前記セレクトア部は、

当該タッチコントローラが第 1 状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 1 検出電極を前記センス部に電氣的に接続し、

当該タッチコントローラが第 2 状態に設定されると、各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 2 検出電極を前記センス部に電氣的に接続するように構成され、

当該タッチコントローラが前記第 2 状態に設定されたときに各動作サイクルにおいて前記センス部に接続される前記第 2 検出電極の数が、当該タッチコントローラが前記第 1 状態に設定されたときに各動作サイクルにおいて前記センス部に接続される前記第 1 検出電極の数よりも少なく、

前記複数のセレクトアのそれぞれは、前記複数の検出電極のうちの対応する列の検出電極を選択的に前記センス部に接続可能に構成されており、

前記複数のセレクトアの少なくとも一は、前記複数の検出電極のうちの対応する列の検出電極に加え、対応する列以外の列に位置する検出電極を前記センス部に接続可能に構成さ

10

20

30

40

50

れている

タッチコントローラ。

【請求項 9】

複数の検出電極を備えたタッチパネルについてタッチ検出を行うタッチコントローラであって、

それぞれに接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成された複数のセンス回路と、

前記複数の検出電極の全ての検出電極を前記複数のセンス回路のそれぞれに電氣的に接続可能に構成されたセレクト部と、

前記検出信号に基づいて前記タッチパネルのタッチ検出を行うように構成された演算処理部

とを備え、

前記セレクト部は、

当該タッチコントローラが第 1 状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 1 検出電極を前記複数のセンス回路に電氣的に接続し、

当該タッチコントローラが第 2 状態に設定されると、各動作サイクルにおいて、前記複数の検出電極のうちから選択された第 2 検出電極を前記複数のセンス回路に電氣的に接続するように構成され、

当該タッチコントローラが前記第 2 状態に設定されたときに各動作サイクルにおいて前記複数のセンス回路に接続される前記第 2 検出電極の数が、当該タッチコントローラが前記第 1 状態に設定されたときに各動作サイクルにおいて前記複数のセンス回路に接続される前記第 1 検出電極の数よりも少ない

タッチコントローラ。

【請求項 10】

複数の検出電極を備えたタッチパネルを備えるタッチパネル装置において、前記タッチパネルに対してタッチ検出を行うタッチ検出方法であって、

所定の時間長さを有する各動作サイクルにおいて第 1 動作と第 2 動作のうちから選択された動作を行うステップを具備し、

前記第 1 動作は、

前記複数の検出電極のうちから選択された行を順次に選択し、選択された行の検出電極を同時にセンス部に電氣的に接続することと、

前記センス部により、前記選択された行の前記検出電極の自己容量に依存する信号レベルを有する第 1 検出信号を生成することと、

生成された前記第 1 検出信号に基づいて前記複数の検出電極についてタッチ検出を行うこと

とを含み、

前記第 2 動作は、

前記複数の検出電極のうちから選択された前記複数の検出電極の数より少ない選択検出電極を前記センス部に電氣的に接続することと、

前記センス部により、前記センス部に電氣的に接続された前記選択検出電極の自己容量に依存する信号レベルを有する第 2 検出信号を生成することと、

生成された前記第 2 検出信号に基づいて前記選択検出電極についてタッチ検出を行うこと

とを含み、

前記選択検出電極を前記センス部に電氣的に接続することは、前記選択検出電極のうち前記複数の検出電極の複数行に渡って位置している検出電極を同時に前記センス部に電氣的に接続することを含む

タッチ検出方法。

【請求項 11】

10

20

30

40

50

前記第 2 動作が行われる頻度が、前記第 1 動作が行われる頻度よりも高い  
請求項 10 に記載のタッチ検出方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、タッチパネル装置、タッチコントローラ、及び、タッチ検出方法に関し、特に、自己容量方式によるタッチ検出に関する。

【背景技術】

【0002】

人体その他の物体（例えば、スタイラス）のタッチパネルへの接触を検出するタッチ検出は、タッチパネル装置における重要な技術の一つである。

【0003】

タッチ検出の公知の方法の一つは、タッチパネルに形成された検出電極の静電容量の変化を検出する静電容量方式である。静電容量方式には、相互容量方式と自己容量方式とがある。

【0004】

相互容量方式とは、タッチパネルに設けられた駆動電極と検出電極の間に形成される相互容量を検出する方式である。相互容量方式については、例えば、特開 2014 - 106866 号公報（特許文献 1）に開示されている。

【0005】

一方、自己容量方式とは、検出電極の自己容量を検出する方式である。より具体的には、自己容量方式では、回路接地と検出電極との間に形成される容量と、検出電極に近接する導電体（例えば、人体）と検出電極との間に形成される容量との和が、自己容量として検出される。検出電極の自己容量が大きければ、検出電極に導電体が近接していると判断できるから、検出電極の自己容量を検出することでタッチ検出を行うことができる。

【0006】

一般には、自己容量方式はマルチタッチ検出（タッチパネルの複数の位置における接触の検出）に適さないと考えられており、マルチタッチ検出が求められる用途、例えば、パネル表示装置に搭載されたタッチパネルへのタッチ検出には自己容量方式は向かないと考えられている。しかしながら、発明者の検討によれば、タッチパネルやタッチコントローラの構成を最適化することにより、自己容量方式においてもマルチタッチの検出は可能である。発明者の検討によれば、むしろ、自己容量方式は、タッチパネルと表示パネル（例えば、液晶表示パネル）との一体化が容易であり、表示パネルとタッチパネルとで構成されるユーザインターフェース機器の体積の低減に有利である。

【0007】

自己容量方式を採用するタッチパネル装置に対する要求の一つは、タッチ検出の感度の向上である。例えば、スタイラスやグローブを用いてタッチパネルを操作する場合には、特に高い感度が求められる。しかしながら、現状の技術では、自己容量方式によるタッチ検出においては、十分な感度が得られていない。

【0008】

自己容量方式を採用するタッチパネル装置に対する他の要求の一つは、消費電力の低減である。消費電力の低減は、電池を電源として用いる携帯端末にタッチパネル装置が搭載される場合に特に重要である。

【0009】

なお、特開 2014 - 211850 号公報（特許文献 2）は、相互容量方式によるタッチ検出を行うタッチパネル機器について、タッチ検出性能を向上する技術を開示している。しかしながら、相互容量方式と自己容量方式では、タッチ検出の原理や回路構成が全く異なるため、相互容量方式で用いられているタッチ検出性能の向上の技術を、自己容量方式に適用することはできない。

10

20

30

40

50

【先行技術文献】

【特許文献】

【0010】

【特許文献1】特開2014-106866号公報

【特許文献2】特開2014-211850号公報

【発明の概要】

【発明が解決しようとする課題】

【0011】

したがって、本発明の目的は、タッチ検出の感度の向上と消費電力の低減の少なくとも一方を実現することにある。本発明の他の目的、新規な特徴は、以下の開示から当業者には理解されよう。

10

【課題を解決するための手段】

【0012】

本発明の一の観点では、タッチパネル装置が、複数の検出電極を備えたタッチパネルと、セクタ部と、複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、検出信号に基づいてタッチパネルのタッチ検出を行うように構成された演算処理部とを具備する。タッチパネル装置が第1状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、セクタ部が、複数の検出電極のうちから選択された第1検出電極をセンス部に電氣的に接続するように動作する。タッチパネル装置が第2状態に設定されると、各動作サイクルにおいて、セクタ部が、複数の検出電極のうちから選択された第2検出電極をセンス部に電氣的に接続するように動作する。タッチパネル装置が第2状態に設定されたときに各動作サイクルにおいてセンス部に接続される第2検出電極の数は、当該タッチパネル装置が第1状態に設定されたときに各動作サイクルにおいてセンス部に接続される第1検出電極の数よりも少ない。

20

【0013】

本発明の他の観点では、複数の検出電極を備えたタッチパネルについてタッチ検出を行うタッチコントローラが提供される。該タッチコントローラは、複数の検出電極のそれぞれに接続される外部接続端子と、セクタ部と、複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、検出信号に基づいてタッチパネルのタッチ検出を行うように構成された演算処理部とを具備する。タッチコントローラが第1状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、セクタ部が、複数の検出電極のうちから選択された第1検出電極をセンス部に電氣的に接続するように動作する。当該タッチコントローラが第2状態に設定されると、各動作サイクルにおいて、セクタ部が、複数の検出電極のうちから選択された第2検出電極をセンス部に電氣的に接続するように動作する。タッチコントローラが第2状態に設定されたときに各動作サイクルにおいてセンス部に接続される第2検出電極の数は、当該タッチコントローラが第1状態に設定されたときに各動作サイクルにおいてセンス部に接続される第1検出電極の数よりも少ない。

30

【0014】

本発明の更に他の観点では、複数の検出電極を備えたタッチパネルを備えるタッチパネル装置において、タッチパネルに対してタッチ検出を行うタッチ検出方法が提供される。当該タッチ検出方法は、所定の時間長さを有する各動作サイクルにおいて第1動作と第2動作のうちから選択された動作を行うステップを具備する。第1動作は、タッチパネル装置のセクタ部により、複数の検出電極のうちから選択された第1検出電極をセンス部に電氣的に接続するステップと、センス部により、センス部に電氣的に接続された第1検出電極の自己容量に依存する信号レベルを有する第1検出信号を生成するステップと、生成された第1検出信号に基づいて第1検出電極についてタッチ検出を行うステップとを含む。第2動作は、タッチパネル装置のセクタ部により、複数の検出電極のうちから選択された第2検出電極をセンス部に電氣的に接続するステップと、センス部により、センス部

40

50

に電氣的に接続された第２検出電極の自己容量に依存する信号レベルを有する第２検出信号を生成するステップと、生成された第２検出信号に基づいて第２検出電極についてタッチ検出を行うステップとを含む。第２動作が実行される場合に各動作サイクルにおいてセンサ部に接続される第２検出電極の数が、第１動作が実行されるときに各動作サイクルにおいてセンサ部に接続される第１検出電極の数よりも少ない。

【発明の効果】

【００１５】

本発明によれば、タッチ検出の感度の向上と消費電力の低減の少なくとも一方を実現することができる。

【図面の簡単な説明】

10

【００１６】

【図１】一実施形態のタッチパネル装置の構成の一例を概念的に示すブロック図である。

【図２】タッチ検出において動作＃１（タッチパネルの全面についてのタッチ検出）が行われる場合の表示システムの動作の一例を示すタイミングチャートである。

【図３Ａ】動作＃１のフェーズＰＨ１におけるタッチパネル装置の動作を概念的に示すブロック図である。

【図３Ｂ】動作＃１のフェーズＰＨ２におけるタッチパネル装置の動作を概念的に示すブロック図である。

【図３Ｃ】動作＃１のフェーズＰＨ３におけるタッチパネル装置の動作を概念的に示すブロック図である。

20

【図３Ｄ】動作＃１のフェーズＰＨ４におけるタッチパネル装置の動作を概念的に示すブロック図である。

【図４】タッチ検出において動作＃２（タッチパネルの選択領域についてのタッチ検出）が行われる場合の表示システムの動作の一例を示すタイミングチャートである。

【図５】動作＃２におけるタッチパネル装置の動作を概念的に示すブロック図である。

【図６】タッチ検出において動作＃２が行われる場合の表示システムの動作の他の例を示すタイミングチャートである。

【図７】本実施形態のタッチパネル装置の構成の他の例を概念的に示すブロック図である。

【図８】図７のタッチパネル装置を備える表示システムの、タッチ検出において動作＃２が行われる場合の動作の一例を示すタイミングチャートである。

30

【図９Ａ】図７に図示されているタッチパネル装置の、動作＃２のフェーズＰＨ１における動作を概念的に示すブロック図である。

【図９Ｂ】図７に図示されているタッチパネル装置の、動作＃２のフェーズＰＨ２における動作を概念的に示すブロック図である。

【図１０】本実施形態のタッチパネル装置の構成の更に他の例を概念的に示すブロック図である。

【図１１Ａ】図１０に図示されているタッチパネル装置の、動作＃２のフェーズＰＨ１における動作を概念的に示すブロック図である。

【図１１Ｂ】図１０に図示されているタッチパネル装置の、動作＃２のフェーズＰＨ２における動作を概念的に示すブロック図である。

40

【図１２】他の実施形態のタッチパネル装置の例を概念的に示すブロック図である。

【図１３】液晶表示パネルにタッチパネルが一体化された構成の表示システムの構成を概念的に示すブロック図である。

【図１４】図１３の表示システムのタッチコントローラ内蔵表示ドライバの構成を概念的に示すブロック図である。

【図１５】本実施形態のタッチパネル装置が表示システムに適用された場合の好適な動作の一例を示す概念図である。

【図１６】本実施形態のタッチパネル装置が表示システムに適用された場合の好適な動作の他の例を示す概念図である。

50

【図 17】本実施形態のタッチパネル装置が表示システムに適用された場合の好適な動作の更に他の例を示す概念図である。

【図 18】本実施形態のタッチパネル装置が表示システムに適用された場合の好適な動作の更に他の例を示す概念図である。

【発明を実施するための形態】

【0017】

以下、添付図面を参照しながら本発明の実施形態を説明する。なお、以下において、同一又は類似の構成要素は、同一又は対応する参照符号で参照することがある。また、実施形態の理解を容易にするために、添付図面における各構成要素の寸法の比率は、実際とは相違していることがある。

10

【0018】

一実施形態では、タッチパネル装置が、複数の検出電極を備えるタッチパネルと、セレクト部と、複数の検出電極のうちの接続された検出電極の自己容量に依存する信号レベルを有する検出信号を生成するように構成されたセンス部と、該検出信号に基づいてタッチパネルのタッチ検出を行うように構成された演算処理部とを具備する。当該タッチパネル装置が第 1 状態に設定されると、所定の時間長さを有する各動作サイクルにおいて、セレクト部が、複数の検出電極のうちから選択された第 1 検出電極をセンス部に電氣的に接続するように動作する。一方、当該タッチパネル装置が第 2 状態に設定されると、各動作サイクルにおいて、セレクト部が、複数の検出電極のうちから選択された第 2 検出電極をセンス部に電氣的に接続するように動作する。当該タッチパネル装置が第 2 状態に設定されたときに各動作サイクルにおいてセンス部に接続される第 2 検出電極の数が、当該タッチパネル装置が第 1 状態に設定されたときに各動作サイクルにおいてセンス部に接続される第 1 検出電極の数よりも少ない。

20

【0019】

このような構成のタッチパネル装置では、タッチパネル装置を第 1 状態に設定した場合に各動作サイクルにおいてセンス部に接続される第 1 検出電極の数は相対的に多いので、タッチパネル装置を第 1 状態に設定することで、タッチパネルの広い領域のタッチ検出を実行することができる。

【0020】

その一方で、タッチパネル装置を第 2 状態に設定した場合に各動作サイクルにおいてセンス部に接続される第 2 検出電極の数は相対的に少ないので、各動作サイクルにおいて第 2 検出電極について行うタッチ検出の回数を増大することができ、これにより高感度のタッチ検出を行うことができる。一方で、各動作サイクルにおいて第 2 検出電極について行うタッチ検出の回数を低減すれば（例えば、各動作サイクルにおいて第 2 検出電極について行うタッチ検出の回数を 1 回にすれば）、各動作サイクルにおいてタッチ検出が行われる検出電極の延べ数を低減できるので、消費電力を低減することもできる。

30

【0021】

以下では、本発明の様々な実施形態を具体的に説明する。

【0022】

図 1 は、一実施形態のタッチパネル装置 10 の構成を概念的に示すブロック図である。タッチパネル装置 10 は、タッチパネル 1 とタッチコントローラ 2 とを備えている。タッチパネル 1 には、複数の検出電極 3 が設けられている。本実施形態では、複数の検出電極 3 は、行列に配置されている。図 1 の例では、検出電極 3 が 4 行 4 列に配置されているが、検出電極 3 の数は、様々に変更され得ることに留意されたい。特に、実際の実装では、検出電極 3 の行及び列の数はより多数（例えば、数十）であり得ることに留意されたい。

40

【0023】

また、本実施形態のタッチパネル装置 10 は、様々な形態で実装され得ることに留意されたい。実際の実装では、タッチパネル 1 は、液晶表示パネルと一体化されていてもよい。例えば、液晶表示パネルのアクティブマトリックス基板に画素（画素電極と薄膜トランジスタを含む）と対向電極とが集積化される場合、当該対向電極が検出電極 3 として用

50



いられてもよい。この場合、該アクティブマトリックス基板がタッチパネル 1 としても機能することになる。また、液晶表示パネルの対向基板に行列に配置された複数の対向電極（共通電極とも呼ばれる）が形成される場合には、該対向基板がタッチパネル 1 として用いられてもよい。この場合、対向基板に形成された該対向電極が、検出電極 3 として用いられ得る。また、タッチコントローラ 2 は、独立した IC（integrated circuit）として実装されてもよいし、表示パネル（例えば、液晶表示パネルや OLED（organic light emitting diode）パネル）を駆動する表示ドライバに集積化されてもよい。タッチパネル装置 10 の具体的な実装の例については後述する。

#### 【0024】

タッチコントローラ 2 は、タッチパネル 1 に対して自己容量方式によるタッチ検出を行うように構成されており、複数の外部接続端子 4 と、セクタ部 5 と、センス部 6 と、演算処理部 7 とを備えている。

#### 【0025】

外部接続端子 4 は、検出電極 3 にそれぞれに接続されている。一の検出電極 3 に対して一の外部接続端子 4 が設けられており、各外部接続端子 4 は、対応する検出電極 3 にタッチパネル 1 に形成された配線を介して接続されている。

#### 【0026】

セクタ部 5 は、演算処理部 7 から供給される制御信号  $S_{SEL}$  に応じて検出電極 3 とセンス部 6 との間の接続関係（即ち、外部接続端子 4 とセンス部 6 との間の接続関係）を切り換えるように構成されている。本実施形態では、セクタ部 5 は、検出電極 3 の列と同数の、即ち、4 つのセクタ  $5_1 \sim 5_4$  を備えている。各セクタ  $5_i$  は、検出電極 3 の列と対応しており、対応する列 #  $i$  の検出電極 3（即ち、対応する列の検出電極 3 に接続されている外部接続端子 4）が接続されている。各セクタ  $5_i$  は、それに接続されている検出電極 3 のうちのいずれかを選択し、選択した検出電極 3 をセンス部 6 に電氣的に接続できるように構成されている。例えば、セクタ  $5_1$  は、列 # 1 に位置する 4 つの検出電極 3 から選択した検出電極 3 をセンス部 6 に接続するように構成されており、セクタ  $5_2$  は、列 # 2 に位置する 4 つの検出電極 3 から選択した検出電極 3 をセンス部 6 に接続するように構成されている。

#### 【0027】

ここで、本実施形態では、セクタ  $5_1 \sim 5_4$  のうちの一部のセクタが、対応する列と異なる列に位置する検出電極 3（即ち、対応する列と異なる列に位置する検出電極 3 に接続される外部接続端子 4）にも接続されている。当該セクタは、対応する列の検出電極 3 及び対応する列と異なる列に位置する該検出電極 3 とのうちのいずれかを選択し、選択した検出電極 3 をセンス部 6 に電氣的に接続するように構成されている。図 1 の例では、セクタ  $5_3$  は、列 # 3 に位置する検出電極 3 に加えて行 # 3、列 # 2 に位置する検出電極 3 に接続されており、列 # 3 に位置する検出電極 3 と行 # 3、列 # 2 に位置する検出電極 3 のうちから選択した検出電極 3 をセンス部 6 に接続するように構成されている。また、セクタ  $5_4$  は、列 # 4 に位置する検出電極 3 に加えて行 # 3、列 # 1 に位置する検出電極 3 に接続されており、列 # 4 に位置する検出電極 3 と行 # 3、列 # 1 に位置する検出電極 3 のうちのいずれかを選択した検出電極 3 をセンス部 6 に接続するように構成されている。

#### 【0028】

センス部 6 は、複数のセンス回路  $6_1 \sim 6_4$  を備えている。本実施形態では、センス回路  $6_1 \sim 6_4$  の数は、検出電極 3 の列の数、即ち、セクタ  $5_1 \sim 5_4$  の数と同一である。センス回路  $6_1 \sim 6_4$  は、それぞれ、セクタ  $5_1 \sim 5_4$  に接続されている。各センス回路  $6_i$  に接続される検出電極 3 は、対応するセクタ  $5_i$  によって選択される。言い換えれば、各セクタ  $5_i$  は、それぞれに接続されている検出電極 3 のうちから選択した検出電極 3 を対応するセンス回路  $6_i$  に電氣的に接続する。各センス回路  $6_i$  は、対応するセクタ  $5_i$  によって選択された検出電極 3 の自己容量に対応する（自己容量に依存する信号レベルを有する）検出信号を生成する。

#### 【0029】

演算処理部 7 は、センス部 6 のセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> によって生成された検出信号に基づいてタッチ検出、即ち、タッチパネル 1 の人体の指その他の導電体が接触した位置の検出を行う。加えて、演算処理部 7 は、検出電極 3 とセンス部 6 との間の接続関係を制御する制御信号 S<sub>SEL</sub> を生成する。制御信号 S<sub>SEL</sub> は、タッチパネル装置 10 の設定及び / 又はタッチ検出の結果に応じて生成されてもよい。

#### 【0030】

続いて、本実施形態におけるタッチパネル装置 10 の動作について説明する。本実施形態のタッチパネル装置 10 は、表示パネルとタッチパネル 1 とを備えた表示システム（表示パネルとタッチパネル 1 とは一体化されていてもよい）に適用される。当該表示システムでは、所定の時間長さ（例えば、16ms）を有する各動作サイクルにおいて、画像を表示する表示動作と、タッチ検出とが行われる。

10

#### 【0031】

本実施形態では、各動作サイクルにおけるタッチ検出において、下記の 2 つの動作：動作 # 1、# 2 のうちのいずれかが選択的に行われる。動作 # 1 では、各動作サイクルにおいて、タッチパネル 1 全面について（即ち、全ての検出電極 3 について）タッチ検出が行われる。一方、動作 # 2 では、各動作サイクルにおいて、タッチパネル 1 の一部の領域についてのみ（即ち、一部の検出電極 3 についてのみ）タッチ検出が行われる。動作 # 1 ではタッチパネル 1 の全ての検出電極 3 についてタッチ検出が行われ、動作 # 2 では一部の検出電極 3 についてのみタッチ検出が行われるのであるから、動作 # 2 においてタッチ検出が行われる検出電極 3 の数は、動作 # 1 においてタッチ検出が行われる検出電極 3 の数よりも少ないことに留意されたい。

20

#### 【0032】

図 2 は、タッチ検出において動作 # 1 が行われる場合の表示システムの動作を示すタイミングチャートであり、図 3 A ~ 図 3 D は、動作 # 1 の各フェーズにおけるタッチパネル装置 10 の動作を概念的に示すブロック図である。

#### 【0033】

図 2 に図示されるように、本実施形態では、各動作サイクルにおいて、画像を表示する表示動作と、タッチ検出とが交互に行われる。即ち、各動作サイクルは、複数の表示期間と複数のタッチ検出期間を有している。ここで、表示期間とは、表示動作が行われる期間であり、タッチ検出期間とはタッチ検出が行われる期間である。なお、図 2 の動作では、タッチ検出において動作 # 1 が行われるので、図 2 においては、タッチ検出の動作が“動作 # 1”として示されている。

30

#### 【0034】

動作 # 1 は、検出電極 3 の行の数と同一の数のフェーズを含んでおり、各フェーズにおいては、選択された 1 行の検出電極 3 についてのタッチ検出が行われる。ここで、各フェーズにおいては、クロック信号 CLK に同期して 1 行の検出電極 3 について 3 回のセンス動作が行われる。1 センス動作では、センス回路 6<sub>1</sub> ~ 6<sub>4</sub> により、選択された検出電極 3 の自己容量に対応する検出信号の取得が 1 回行われる。

#### 【0035】

タッチパネル装置 10（又はタッチコントローラ 2）が動作 # 1 を実行する状態（第 1 状態）に設定されると、各動作サイクルにおいて、検出電極 3 の行の数と同一の回数の表示動作が行われ、各表示動作の後に動作 # 1 の 1 フェーズが実施される。本実施形態では、検出電極 3 の行の数が 4 であり、動作 # 1 は、4 つのフェーズ：PH1 ~ PH4 を含んでいる。フェーズ PH1 では、行 # 1 に位置する検出電極 3 についてのタッチ検出が行われ、フェーズ PH2 では、行 # 2 に位置する検出電極 3 についてのタッチ検出が行われる。また、フェーズ PH3 では、行 # 3 に位置する検出電極 3 についてのタッチ検出が行われ、フェーズ PH4 では、行 # 4 に位置する検出電極 3 についてのタッチ検出が行われる。このように、動作 # 1 では、検出電極 3 の行が順次に選択され、選択された行の検出電極 3 についてタッチ検出が行われる。よって、タッチパネル 1 に含まれる全ての検出電極 3 についてタッチ検出が行われる。

40

50

## 【 0 0 3 6 】

詳細には、図 2 の動作では、各動作サイクルが開始された後の最初の表示期間において 1 回目の表示動作が行われ、その後、最初のタッチ検出期間において動作 # 1 のフェーズ P H 1 が行われる。図 3 A は、フェーズ P H 1 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 1 では、制御信号  $S_{SEL}$  による制御の下、行 # 1 に位置する検出電極 3 がセクタ  $5_1 \sim 5_4$  によって選択され、それぞれセンス回路  $6_1 \sim 6_4$  に接続される。図 3 A において、セクタ  $5_1 \sim 5_4$  によって選択される検出電極 3 が、ハッチングによって示されていることに留意されたい（図 3 B ~ 図 3 D についても同様である）。センス回路  $6_1 \sim 6_4$  は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。検出信号は、自己容量方式において周知である適宜の方法を用いて生成され得る。

10

## 【 0 0 3 7 】

続いて、2 番目の表示期間において 2 回目の表示動作が行われ、その後、2 番目のタッチ検出期間において動作 # 1 のフェーズ P H 2 が行われる。図 3 B は、フェーズ P H 2 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 2 では、行 # 2 に位置する検出電極 3 がセクタ  $5_1 \sim 5_4$  によって選択され、それぞれセンス回路  $6_1 \sim 6_4$  に接続される。センス回路  $6_1 \sim 6_4$  は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。

## 【 0 0 3 8 】

更に、3 番目の表示期間において 3 回目の表示動作が行われ、その後、3 番目のタッチ検出期間において動作 # 1 のフェーズ P H 3 が行われる。図 3 C は、フェーズ P H 3 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 3 では、行 # 3 に位置する検出電極 3 がセクタ  $5_1 \sim 5_4$  によって選択され、それぞれセンス回路  $6_1 \sim 6_4$  に接続される。センス回路  $6_1 \sim 6_4$  は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。

20

## 【 0 0 3 9 】

続いて、4 番目の表示期間において 4 回目の表示動作が行われ、その後、4 番目のタッチ検出期間において動作 # 1 のフェーズ P H 4 が行われる。図 3 D は、フェーズ P H 4 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 4 では、行 # 4 に位置する検出電極 3 がセクタ  $5_1 \sim 5_4$  によって選択され、それぞれセンス回路  $6_1 \sim 6_4$  に接続される。センス回路  $6_1 \sim 6_4$  は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。

30

## 【 0 0 4 0 】

演算処理部 7 は、検出電極 3 のそれぞれについて得られた検出信号に基づいてタッチ検出のための演算、即ち、タッチパネル 1 において導電体（例えば、人体やスタイラス）が接触した位置の検出のための演算を行う。以上の手順により、動作 # 1 では、タッチパネル 1 の全ての検出電極 3 についてのタッチ検出、即ち、タッチパネル 1 の全面についてのタッチ検出が行われる。

## 【 0 0 4 1 】

図 4 は、タッチ検出において動作 # 2 が行われる場合の表示システムの動作を示すタイミングチャートであり、図 5 は、動作 # 2 におけるタッチパネル装置 1 0 の動作を概念的に示すブロック図である。

40

## 【 0 0 4 2 】

動作 # 2 においては、図 5 に図示されているように、各動作サイクルにおいて、タッチパネル 1 の一部の領域（以下、「選択領域 8」という。）に位置する検出電極 3 についてのタッチ検出が行われる。図 5 の例では、行 # 3、# 4 に位置し、列 # 1、# 2 に位置する検出電極 3 についてのタッチ検出が行われる。ここで、図 1 及び図 5 から理解されるように、本実施形態では、選択領域 8 に位置する検出電極 3 がセクタ  $5_1 \sim 5_4$  を介してセンス回路  $6_1 \sim 6_4$  に電氣的に接続可能であることに留意されたい。

## 【 0 0 4 3 】

50

タッチパネル装置 10（又はタッチコントローラ 2）が動作 # 2 を実行する状態（第 2 状態）に設定されると、図 4 に図示されているように、各動作サイクルにおいて、検出電極 3 の行の数と同一の回数の表示動作が行われ、更に、各表示動作の後に動作 # 2 が実行される。言い換えれば、各動作サイクルの 4 つの表示期間のそれぞれにおいて表示動作が行われ、各動作サイクルの 4 つのタッチ検出期間のそれぞれにおいて選択領域 8 についてのタッチ検出が行われる。動作 # 2 においては、各動作サイクルにおいて、選択領域 8 についてのタッチ検出が複数回行われることに留意されたい。これは、選択領域 8 についてのタッチ検出の感度を高めることができることを意味している。

#### 【 0 0 4 4 】

動作 # 2 では、選択領域 8 に含まれる検出電極 3 がセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> に電氣的に接続される。詳細には、行 # 4、列 # 1 に位置する検出電極 3 がセクタ 5<sub>1</sub> によって選択されてセンス回路 6<sub>1</sub> に電氣的に接続され、また、行 # 4、列 # 2 に位置する検出電極 3 がセクタ 5<sub>2</sub> によって選択されてセンス回路 6<sub>2</sub> に電氣的に接続される。更に、行 # 3、列 # 2 に位置する検出電極 3 がセクタ 5<sub>3</sub> によって選択されてセンス回路 6<sub>3</sub> に電氣的に接続され、また、行 # 3、列 # 1 に位置する検出電極 3 がセクタ 5<sub>4</sub> によって選択されてセンス回路 6<sub>4</sub> に電氣的に接続される。ここで、セクタ 5<sub>3</sub> が、それが対応する列ではない列に位置する検出電極 3 をセンス回路 6<sub>3</sub> に電氣的に接続しており、セクタ 5<sub>4</sub> が、それが対応する列ではない列に位置する検出電極 3 をセンス回路 6<sub>4</sub> に電氣的に接続していることに留意されたい。

#### 【 0 0 4 5 】

動作 # 1 においては、単一の行に位置する検出電極 3 が同時にセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> に接続されるが、動作 # 2 においては、複数行に渡って位置する検出電極 3 が同時にセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> に接続されることに留意されたい。このような動作は、動作 # 2 において列方向に広がった選択領域 8 を設定可能にする。

#### 【 0 0 4 6 】

センス回路 6<sub>1</sub> ~ 6<sub>4</sub> は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。演算処理部 7 は、検出電極 3 のそれぞれについて得られた検出信号に基づいてタッチ検出のための演算、即ち、選択領域 8 において導電体（例えば、人体やスタイラス）が接触した位置の検出のための演算を行う。以上の手順により、動作 # 2 では、タッチパネル 1 の選択領域 8 についてのタッチ検出、即ち、選択領域 8 に位置する検出電極 3 についてのタッチ検出が行われる。

#### 【 0 0 4 7 】

動作 # 2 では、各動作サイクルにおいて、選択領域 8 についてのタッチ検出が複数回行われる（即ち、複数のタッチ検出期間のそれぞれについて選択領域 8 についてのタッチ検出が行われる）ので、選択領域 8 について高感度でのタッチ検出を行うことができる。この動作 # 2 は、例えば、スタイラスを用いた入力が行われるような場合のように、タッチパネル 1 の特定の領域について高感度なタッチ検出が求められる場合に有用である。

#### 【 0 0 4 8 】

なお、図 6 に図示されているように、動作 # 2 において、各動作サイクルにおいて選択領域 8 の各検出電極 3 についてのタッチ検出が 1 回のみ行われてもよい。言い換えれば、各動作サイクルの複数のタッチ検出期間のうちの一つのみにおいて選択領域 8 のについてのタッチ検出が行われてもよい。図 6 の動作では、1 回目の表示動作の後に選択領域 8 についてのタッチ検出が行われる一方、2 回目 ~ 4 回目の表示動作の後には、タッチ検出は行われない。この場合には、高感度でのタッチ検出を行うことはできないが、各動作サイクルにおいてタッチ検出が行われる検出電極 3 の延べ数を少なくできるので、タッチパネル装置 10 の消費電力を低減することができる。

#### 【 0 0 4 9 】

また、上記の動作では、選択領域 8 に位置する検出電極 3 の数がセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> の数と同一であり、動作 # 2 においては選択領域 8 に位置する検出電極 3 が同時にセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> に接続されるが、選択領域 8 に位置する検出電極 3 の数がセンス回路 6<sub>1</sub>

～ 6<sub>4</sub> の数よりも多くてもよい。この場合、動作 # 2 において、選択領域 8 に位置する検出電極 3 は、時分割的にセンス回路 6<sub>1</sub> ～ 6<sub>4</sub> に接続される。選択領域 8 に位置する検出電極 3 とセンス回路 6<sub>1</sub> ～ 6<sub>4</sub> との対応関係は、タッチコントローラ 2 の内部における配線（例えば、外部接続端子 4 とセクタ 5<sub>1</sub> ～ 5<sub>4</sub> とを接続する配線）を変更することにより、様々に変更可能である。

#### 【 0 0 5 0 】

図 7 は、動作 # 2 において選択領域 8 に位置する検出電極 3 が時分割的にセンス回路 6<sub>1</sub> ～ 6<sub>4</sub> に接続されるように構成されたタッチパネル装置 10 の構成の例を示すブロック図である。図 7 に図示されているタッチパネル装置 10 の構成は、図 1 に図示されているタッチパネル装置 10 とほぼ同様である。ただし、図 7 に図示されているタッチパネル装置 10 では、選択領域 8 が、列 # 1、# 2 に位置する検出電極 3 を収容するように決定されており、検出電極 3 とセクタ 5<sub>1</sub> ～ 5<sub>4</sub> との間の接続関係が、図 1 に図示されているタッチパネル装置 10 と異なる。詳細には、図 7 の例では、セクタ 5<sub>3</sub> は、列 # 3 に位置する検出電極 3 に加えて行 # 1、列 # 2 に位置する検出電極 3 及び行 # 3、列 # 2 に位置する検出電極 3 に接続されており、接続されたこれらの検出電極 3 のうちから選択した検出電極 3 をセンス部 6 に電氣的に接続するように構成されている。また、セクタ 5<sub>4</sub> は、列 # 4 に位置する検出電極 3 に加えて行 # 1、列 # 1 に位置する検出電極 3 及び行 # 3、列 # 1 に位置する検出電極 3 に接続されており、接続されたこれらの検出電極 3 のうちから選択した検出電極 3 をセンス部 6 に電氣的に接続するように構成されている。

#### 【 0 0 5 1 】

図 8 は、図 7 に図示されている構成のタッチパネル装置 10 を含む表示システムにおいて、選択領域 8 についてタッチ検出を行う場合の動作（動作 # 2）を示すタイミングチャートであり、図 9 A、図 9 B は、動作 # 2 のフェーズ PH 1、PH 2 におけるタッチパネル装置 10 の動作を概念的に示すブロック図である。なお、図 7 に図示されている構成のタッチパネル装置 10 を含む表示システムにおける、タッチパネル 1 の全面についてタッチ検出を行う場合の動作（動作 # 1）は、図 1 に図示されている構成のタッチパネル装置 10 を含む表示システムと同一である。

#### 【 0 0 5 2 】

図 8 の動作では、動作 # 2 は、2 つのフェーズ PH 1、PH 2 を含んでいる。タッチパネル装置 10 が動作 # 2 を実行する状態（第 2 状態）に設定されると、各動作サイクルにおいて、検出電極 3 の行の数と同一の回数の表示動作が行われ、各表示動作の後に動作 # 2 の 1 フェーズが実施される。

#### 【 0 0 5 3 】

詳細には、図 8 の動作では、各動作サイクルが開始されると、最初の表示期間において 1 回目の表示動作が行われ、その後、最初のタッチ検出期間において動作 # 2 のフェーズ PH 1 が行われる。図 9 A は、フェーズ PH 1 におけるタッチパネル装置 10 の動作を示している。フェーズ PH 1 では、制御信号 S<sub>SEL</sub> による制御の下、行 # 2、列 # 1 に位置する検出電極 3 がセクタ 5<sub>1</sub> によって選択されてセンス回路 6<sub>1</sub> に電氣的に接続され、また、行 # 2、列 # 2 に位置する検出電極 3 がセクタ 5<sub>2</sub> によって選択されてセンス回路 6<sub>2</sub> に電氣的に接続される。更に、行 # 1、列 # 2 に位置する検出電極 3 がセクタ 5<sub>3</sub> によって選択されてセンス回路 6<sub>3</sub> に電氣的に接続され、また、行 # 1、列 # 1 に位置する検出電極 3 がセクタ 5<sub>4</sub> によって選択されてセンス回路 6<sub>4</sub> に電氣的に接続される。図 9 A（及び図 9 B）において、セクタ 5<sub>1</sub> ～ 5<sub>4</sub> によって選択される検出電極 3 が、ハッチングによって示されていることに留意されたい。センス回路 6<sub>1</sub> ～ 6<sub>4</sub> は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。検出信号は、自己容量方式において周知である適宜の方法を用いて生成され得る。

#### 【 0 0 5 4 】

続いて、2 番目の表示期間において 2 回目の表示動作が行われ、その後、2 番目のタッチ検出期間において動作 # 2 のフェーズ PH 2 が行われる。図 9 B は、フェーズ PH 2 におけるタッチパネル装置 10 の動作を示している。フェーズ PH 2 では、制御信号 S<sub>SEL</sub>

による制御の下、行 # 4、列 # 1 に位置する検出電極 3 がセクタ 5<sub>1</sub> によって選択されてセンス回路 6<sub>1</sub> に電氣的に接続され、また、行 # 4、列 # 2 に位置する検出電極 3 がセクタ 5<sub>2</sub> によって選択されてセンス回路 6<sub>2</sub> に電氣的に接続される。更に、行 # 3、列 # 2 に位置する検出電極 3 がセクタ 5<sub>3</sub> によって選択されてセンス回路 6<sub>3</sub> に電氣的に接続され、また、行 # 3、列 # 1 に位置する検出電極 3 がセクタ 5<sub>4</sub> によって選択されてセンス回路 6<sub>4</sub> に電氣的に接続される。センス回路 6<sub>1</sub> ~ 6<sub>4</sub> は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。

【 0 0 5 5 】

更に、3 番目の表示期間において 3 回目の表示動作が行われ、その後、3 番目のタッチ検出期間において動作 # 2 のフェーズ P H 1 が再度行われる。更に、4 番目の表示期間において 4 回目の表示動作が行われ、その後、4 番目のタッチ検出期間において動作 # 2 のフェーズ P H 2 が再度行われる。図 8 の動作では、動作 # 2 のフェーズ P H 1、P H 2 のそれぞれが、各動作サイクルにおいて 2 回実行されることになる。

【 0 0 5 6 】

演算処理部 7 は、検出電極 3 のそれぞれについて得られた検出信号に基づいてタッチ検出のための演算、即ち、選択領域 8 において導電体（例えば、人体やスタイラス）が接触した位置の検出のための演算を行う。以上の手順により、動作 # 2 では、タッチパネル 1 の選択領域 8 についてのタッチ検出、即ち、選択領域 8 に位置する検出電極 3 についてのタッチ検出が行われる。

【 0 0 5 7 】

このような動作 # 2 においても、各動作サイクルにおいて、選択領域 8 の各検出電極 3 についてのタッチ検出が複数回（図 8 の動作では、2 回）行われるので、選択領域 8 について高感度でのタッチ検出を行うことができる。

【 0 0 5 8 】

また、上記の動作では、選択領域 8 についてのタッチ検出の動作（動作 # 2）においてセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> の全てが検出信号の生成に用いられるが、全てのセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> が用いられなくてもよい。選択領域 8 についてのタッチ検出の動作において、センス回路 6<sub>1</sub> ~ 6<sub>4</sub> の一部のみが使用されてもよい。

【 0 0 5 9 】

図 10 は、選択領域 8 についてのタッチ検出の動作（動作 # 2）においてセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> の一部のみが使用されるように構成されたタッチパネル装置 10 の構成の例を示すブロック図である。図 10 に図示されているタッチパネル装置 10 の構成は、図 1、図 7 に図示されているタッチパネル装置 10 とほぼ同様である。ただし、図 10 に図示されているタッチパネル装置 10 では、選択領域 8 が、列 # 1、# 2 に位置する検出電極 3 を収容するように決定されており、検出電極 3 とセクタ 5<sub>1</sub> ~ 5<sub>4</sub> との間の接続関係が、図 1、図 7 に図示されているタッチパネル装置 10 と異なる。

【 0 0 6 0 】

詳細には、図 10 の例では、セクタ 5<sub>3</sub> は、列 # 3 に位置する検出電極 3 に加えて行 # 3、列 # 1 及び行 # 3、列 # 2 に位置する検出電極 3 に接続されており、接続されたこれらの検出電極 3 のうちから選択した検出電極 3 をセンス部 6 に電氣的に接続するように構成されている。なお、セクタ 5<sub>1</sub>、5<sub>2</sub>、5<sub>4</sub> は、それぞれ、対応する列 # 1、2、4 に位置する検出電極 3 に接続されており、接続された検出電極 3 のうちから選択した検出電極 3 をセンス部 6 に電氣的に接続するように構成されている。

【 0 0 6 1 】

図 11 A、図 11 B は、選択領域 8 についてのみタッチ検出を行う場合の動作（動作 # 2）のフェーズ P H 1、P H 2 におけるタッチパネル装置 10 の動作を概念的に示すブロック図である。なお、図 10 に図示されている構成のタッチパネル装置 10 を含む表示システムにおける、タッチパネル 1 の全面についてのみタッチ検出を行う場合の動作（動作 # 1）は、図 1 に図示されている構成のタッチパネル装置 10 を含む表示システムと同一である。

10

20

30

40

50

## 【 0 0 6 2 】

図 1 0 に図示されているタッチパネル装置 1 0 の選択領域 8 についてのみタッチ検出を行う場合の動作（動作 # 2）は、フェーズ P H 1、P H 2 における検出電極 3 の選択を除けば、図 8 に図示された動作と同様である。

## 【 0 0 6 3 】

各動作サイクルが開始されると、最初の表示期間において 1 回目の表示動作が行われ、その後、最初のタッチ検出期間において動作 # 2 のフェーズ P H 1 が行われる。図 1 1 A は、フェーズ P H 1 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 1 では、制御信号  $S_{SEL}$  による制御の下、行 # 2、列 # 1 に位置する検出電極 3 がセクタ 5<sub>1</sub> によって選択されてセンス回路 6<sub>1</sub> に電氣的に接続され、また、行 # 2、列 # 2 に位置する検出電極 3 がセクタ 5<sub>2</sub> によって選択されてセンス回路 6<sub>2</sub> に電氣的に接続される。更に、行 # 3、列 # 2 に位置する検出電極 3 がセクタ 5<sub>3</sub> によって選択されてセンス回路 6<sub>3</sub> に電氣的に接続される。図 1 1 A（及び図 1 1 B）において、セクタ 5<sub>1</sub> ~ 5<sub>3</sub> によって選択される検出電極 3 が、ハッチングによって示されていることに留意されたい。センス回路 6<sub>1</sub> ~ 6<sub>3</sub> は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。検出信号は、自己容量方式において周知である適宜の方法を用いて生成され得る。

10

## 【 0 0 6 4 】

続いて、2 番目の表示期間において 2 回目の表示動作が行われ、その後、2 番目のタッチ検出期間において動作 # 2 のフェーズ P H 2 が行われる。図 1 1 B は、フェーズ P H 2 におけるタッチパネル装置 1 0 の動作を示している。フェーズ P H 2 では、制御信号  $S_{SEL}$  による制御の下、行 # 4、列 # 1 に位置する検出電極 3 がセクタ 5<sub>1</sub> によって選択されてセンス回路 6<sub>1</sub> に電氣的に接続され、また、行 # 4、列 # 2 に位置する検出電極 3 がセクタ 5<sub>2</sub> によって選択されてセンス回路 6<sub>2</sub> に電氣的に接続される。更に、行 # 3、列 # 1 に位置する検出電極 3 がセクタ 5<sub>3</sub> によって選択されてセンス回路 6<sub>3</sub> に電氣的に接続される。センス回路 6<sub>1</sub> ~ 6<sub>4</sub> は、それぞれに接続された検出電極 3 の自己容量に対応する検出信号を生成する。

20

## 【 0 0 6 5 】

更に、3 番目の表示期間において 3 回目の表示動作が行われ、その後、3 番目のタッチ検出期間において動作 # 2 のフェーズ P H 1 が再度行われる。更に、4 番目の表示期間において 4 回目の表示動作が行われ、その後、4 番目のタッチ検出期間において動作 # 2 のフェーズ P H 2 が再度行われる。上述の動作では、動作 # 2 のフェーズ P H 1、P H 2 のそれぞれが、各動作サイクルにおいて 2 回実行されることになる。

30

## 【 0 0 6 6 】

演算処理部 7 は、検出電極 3 のそれぞれについて得られた検出信号に基づいてタッチ検出のための演算、即ち、選択領域 8 において導電体（例えば、人体やスタイラス）が接触した位置の検出のための演算を行う。以上の手順により、動作 # 2 では、タッチパネル 1 の選択領域 8 についてのタッチ検出、即ち、選択領域 8 に位置する検出電極 3 についてのタッチ検出が行われる。

## 【 0 0 6 7 】

このような動作 # 2 においても、各動作サイクルにおいて、選択領域 8 の各検出電極 3 についてのタッチ検出が複数回行われるので、選択領域 8 について高感度でのタッチ検出を行うことができる。加えて、図 1 1 A、図 1 1 B に図示されている動作では、タッチ検出においてセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> の一部しか用いられないため、消費電力を低減することができる。

40

## 【 0 0 6 8 】

図 1、図 7、図 9 のタッチパネル装置 1 0 の構成では、選択領域 8 が、検出電極 3 とセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> との間の接続関係（即ち、検出電極 3（又は外部接続端子 4）とセクタ 5<sub>1</sub> ~ 5<sub>4</sub> との間とを接続する配線のレイアウト）によって固定的に決定されることになる。言い換えれば、図 1、図 7、図 1 0 のタッチパネル装置 1 0 の構成では、選択領

50

域 8 を適宜に変更することが困難である。

【 0 0 6 9 】

選択領域 8 を適宜に変更するためには、検出電極 3 とセンス部 6 の各入力との間の接続関係（即ち、検出電極 3 とセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> との間の接続関係）が、可変に切り替え可能であることが望ましい。図 1 2 は、このように構成されたタッチパネル装置 1 0 A の構成を概念的に示すブロック図である。

【 0 0 7 0 】

図 1 2 に図示されたタッチパネル装置 1 0 A のタッチコントローラ 2 A では、図 1、図 7、図 9 に図示されているタッチコントローラ 2 のセクタ部 5 とは異なる構成のセクタ部 5 A が用いられる。セクタ部 5 A は、制御信号 S<sub>SEL</sub> による制御の下、タッチパネル 1 に設けられた任意の検出電極 3 をセンス部 6 の任意の入力に（即ち、センス回路 6<sub>1</sub> ~ 6<sub>4</sub> のうちの任意のセンス回路の入力）に電氣的に接続することができるように構成されている。

【 0 0 7 1 】

詳細には、セクタ部 5 A は、4 つのセクタ 5 A<sub>1</sub> ~ 5 A<sub>4</sub> を備えている。セクタ 5 A<sub>1</sub> ~ 5 A<sub>4</sub> のそれぞれは、タッチパネル 1 に設けられた全ての検出電極 3 に接続されている。セクタ 5 A<sub>1</sub> は、全ての検出電極 3 のうちから選択した検出電極 3 をセンス回路 6<sub>1</sub> の入力に接続するように構成され、セクタ 5 A<sub>2</sub> は、全ての検出電極 3 のうちから選択した検出電極 3 をセンス回路 6<sub>2</sub> の入力に接続するように構成されている。同様に、セクタ 5 A<sub>3</sub> は、全ての検出電極 3 のうちから選択した検出電極 3 をセンス回路 6<sub>3</sub> の入力に接続するように構成され、セクタ 5 A<sub>4</sub> は、全ての検出電極 3 のうちから選択した検出電極 3 をセンス回路 6<sub>4</sub> の入力に接続するように構成されている。

【 0 0 7 2 】

図 1 2 に図示された構成のタッチコントローラ 2 A は、任意の組み合わせの検出電極 3 をセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> に接続可能であり、選択領域 8 についてのみタッチ検出を行う動作 # 2 において、任意の組み合わせの検出電極 3 を含む選択領域 8 を設定可能である。例えば、図 5 に示されている選択領域 8 は、動作 # 2 において行 # 3、列 # 1 に位置する検出電極 3、行 # 3、列 # 2 に位置する検出電極 3、行 # 4、列 # 1 に位置する検出電極 3、及び、行 # 4、列 # 2 に位置する検出電極 3 を、センス回路 6<sub>1</sub> ~ 6<sub>4</sub> の入力に電氣的に接続することで設定することができる。また、図 9 A、図 9 B に示されている選択領域 8 は、動作 # 2 のフェーズ P H 1 において行 # 1、列 # 1 に位置する検出電極 3、行 # 1、列 # 2 に位置する検出電極 3、行 # 2、列 # 1 に位置する検出電極 3、及び、行 # 2、列 # 2 に位置する検出電極 3 をセンス回路 6<sub>1</sub> ~ 6<sub>4</sub> の入力に電氣的に接続し、フェーズ P H 2 において行 # 3、列 # 1 に位置する検出電極 3、行 # 3、列 # 2 に位置する検出電極 3、行 # 4、列 # 1 に位置する検出電極 3、及び、行 # 4、列 # 2 に位置する検出電極 3 を、センス回路 6<sub>1</sub> ~ 6<sub>4</sub> の入力に電氣的に接続することで設定することができる。

【 0 0 7 3 】

続いて、本実施形態のタッチパネル装置（1 0、1 0 A）の実装の例について説明する。本実施形態のタッチパネル装置は、液晶表示パネルとタッチパネルとが一体化された表示システムに適用され得る。図 1 3 は、このような構成の表示システム 2 0 の構成の例を示すブロック図である。表示システム 2 0 は、液晶表示パネル 1 1 と、タッチコントローラ内蔵表示ドライバ 1 2 とを備えている。

【 0 0 7 4 】

液晶表示パネル 1 1 は、アクティブマトリックス基板 1 1 a と、対向基板 1 1 b とを備えている。アクティブマトリックス基板 1 1 a と対向基板 1 1 b とは、適宜の空間を挟んで対向しており、当該空間には、液晶が充填される。アクティブマトリックス基板 1 1 a には、ソース線と、ゲート線と、T F T で形成された選択トランジスタと、画素電極と、対向電極とが集積化されている。アクティブマトリックス基板 1 1 a には、更に、ゲート線を駆動する G I P（gate-in-panel）回路が集積化されていてもよい。



## 【0075】

図13の表示システム20では、アクティブマトリックス基板11aが、上述の実施形態におけるタッチパネル1としても用いられる。アクティブマトリックス基板11aに設けられた該対向電極が、検出電極3として用いられる。なお、対向基板に対向電極が設けられる場合には、該対向基板に設けられた対向電極が検出電極3として使用されてもよい。

## 【0076】

タッチコントローラ内蔵表示ドライバ12は、アクティブマトリックス基板11aに設けられたソース線を駆動して液晶表示パネル11に画像を表示する機能を有すると共に、アクティブマトリックス基板11aに設けられた対向電極を検出電極3として用いてタッチ検出を行う機能も有している。図14は、タッチコントローラ内蔵表示ドライバ12の構成の例を示すブロック図である。タッチコントローラ内蔵表示ドライバ12には、タッチパネル1に設けられた検出電極3（即ち、アクティブマトリックス基板11aに設けられた対向電極）が接続される外部接続端子4と、アクティブマトリックス基板11aに設けられたソース線に接続されるソース出力14とを備えており、更に、タッチコントローラ2とソースドライバ13とが、モノリシックに（monolithically）、即ち、一のチップに集積化されている。タッチコントローラ内蔵表示ドライバ12に集積化されるタッチコントローラ2の構成及び動作は、上述されているとおりである。ソースドライバ13は、アクティブマトリックス基板11aのソース線を駆動する駆動部として動作する。

## 【0077】

タッチコントローラ内蔵表示ドライバ12は、アクティブマトリックス基板11aに設けられたゲート線を駆動する機能を有していてもよい。また、アクティブマトリックス基板11aにGIP回路が集積化されている場合にはゲート線の駆動を制御する制御信号をGIP回路に供給してもよい。

## 【0078】

このような構成の表示システム20は、タッチパネル1が液晶表示パネル11に一体化されているため体積を小さくすることができ、加えて、部品数が少ないという利点を有している。このような特徴は、特に携帯端末に搭載される場合に好適である。

## 【0079】

続いて、本実施形態のタッチパネル装置（10、10A）が、表示パネルとタッチパネルとを備える表示システム（例えば、図13、図14に図示されている表示システム20）に適用される場合の応用例について説明する。図15は、本実施形態のタッチパネル装置（10、10A）が表示システム30に適用された場合の好適な動作の一例を示す概念図である。

## 【0080】

一実施形態では、図15に図示されているように、タッチパネル1の全面についてのタッチ検出（以下、「全面タッチ検出」ということがある。）と、タッチパネル1の一部分についてのタッチ検出（以下、「部分タッチ検出」ということがある。）とを所定の比率で行ってもよい。部分タッチ検出では、タッチパネル1のうちのタッチ入力領域31のみについてタッチ検出が行われる。タッチ入力領域31とは、ユーザによるタッチ操作を受け付けるための領域である。このような部分タッチ検出は、タッチ入力領域31を上記の選択領域8として選択する、即ち、タッチ入力領域31に設けられた検出電極3についてタッチ検出を行うことで実現できる。

## 【0081】

タッチ入力領域31について、例えば、スタイラス33によるタッチ操作を受け付けることが意図される場合、タッチ入力領域31についてのタッチ検出を高感度で行うことで、スタイラス33によるタッチ操作をより確実に検出することができる。タッチ入力領域31のタッチ検出を高感度で行う一方で、タッチパネル1のタッチ入力領域31以外の領域についてのタッチ操作を検知可能にするためには、全面タッチ検出を相対的に低頻度で、部分タッチ検出を相対的に高頻度で行うことが望ましい。例えば、N個（Nは、2以上

10

20

30

40

50

の整数)の動作サイクルにおいてタッチ入力領域31を上記の選択領域8として選択しながら上述の動作#2を行い、更に、1個の動作サイクルにおいて上述の動作#1を行う動作シーケンスを繰り返して行えば、全面タッチ検出を相対的に低頻度で、部分タッチ検出を相対的に高頻度で行うことができる。

#### 【0082】

このような動作が行われる場合において、タッチ入力領域31へのタッチ操作を反映した画像を表示する領域は、必ずしも、タッチ入力領域31ではなくてもよい。例えば、図16に図示されているように、タッチ入力領域31へのタッチ操作を反映した画像が、タッチパネル1にタッチ入力領域31とは別に定められた画像反映領域32に表示されてもよい。

10

#### 【0083】

また、図17に図示されているように、タッチ操作に応じて画像反映領域32を移動させてもよい。例えば、全面タッチ検出によって画像反映領域32に指34による長押しがなされたことを認識した場合(画像反映領域32において長時間、広い面積で導電体が接触していることを検出した場合、このようなタッチ操作がなされたと認識可能である)、システムが、画像反映領域32を移動するモードに遷移する。その後、タッチパネル1に対して行われるタッチ操作が全面タッチ検出によって検出され、検出されたタッチ操作に応じて画像反映領域32が移動される。

#### 【0084】

また、図18に図示されているように、タッチ操作に応じてタッチ入力領域31を移動させてもよい。例えば、全面タッチ検出によってタッチ入力領域31に指34による長押しがなされたことを認識した場合、システムが、タッチ入力領域31を移動するモードに遷移する。その後、タッチパネル1に対して行われるタッチ操作が全面タッチ検出によって検出され、検出されたタッチ操作に応じてタッチ入力領域31が移動される。その後においては、移動後のタッチ入力領域31について部分タッチ検出が行われる。タッチパネル1の任意の位置に選択領域8を設定可能である図12のタッチパネル装置10Aの構成によれば、タッチ入力領域31の移動に容易に対応可能である。

20

#### 【0085】

以上には、本発明の実施形態が具体的に記述されているが、本発明は、上記の実施形態に限定されると解釈してはならない。本発明が様々な変更と共に実施され得ることは、当業者には自明的であろう。

30

#### 【符号の説明】

#### 【0086】

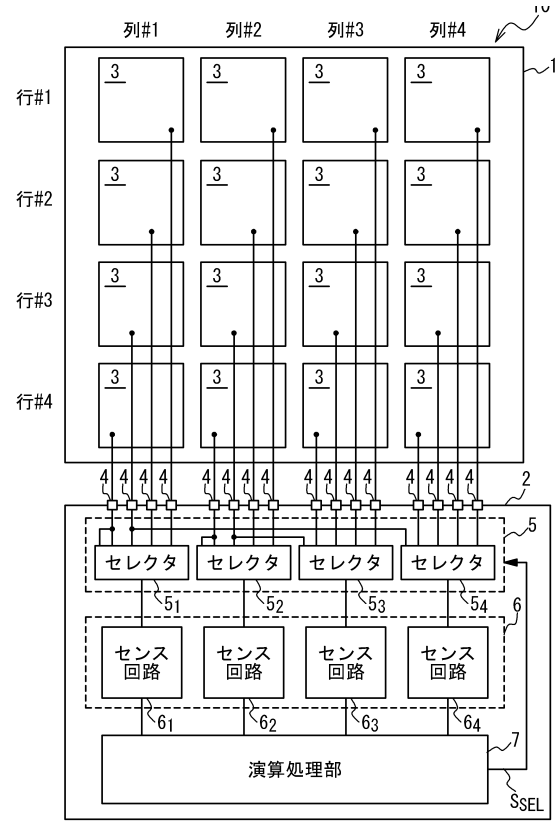
- 1 : タッチパネル
- 2、2A : タッチコントローラ
- 3 : 検出電極
- 4 : 外部接続端子
- 5、5A : セレクタ部
- 51～54、5A1～5A4 : セレクタ
- 6 : センス部
- 61～64 : センス回路
- 7 : 演算処理部
- 8 : 選択領域
- 10、10A : タッチパネル装置
- 11 : 液晶表示パネル
- 11a : アクティブマトリックス基板
- 11b : 対向基板
- 12 : タッチコントローラ内蔵表示ドライバ
- 13 : ソースドライバ
- 14 : ソース出力

40

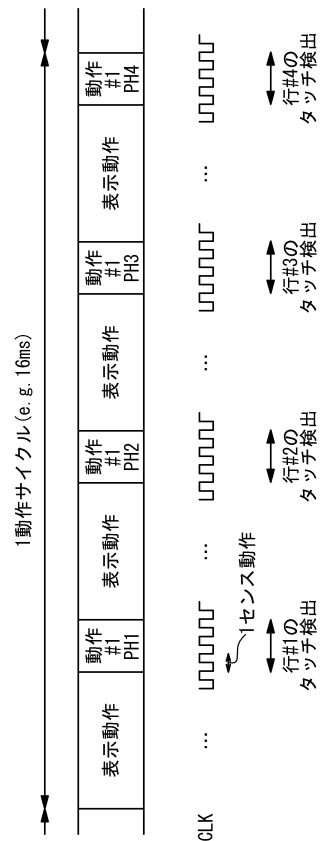
50

- 2 0 : 表示システム
- 3 0 : 表示システム
- 3 1 : タッチ入力領域
- 3 2 : 画像反映領域
- 3 3 : スタイラス
- 3 4 : 指

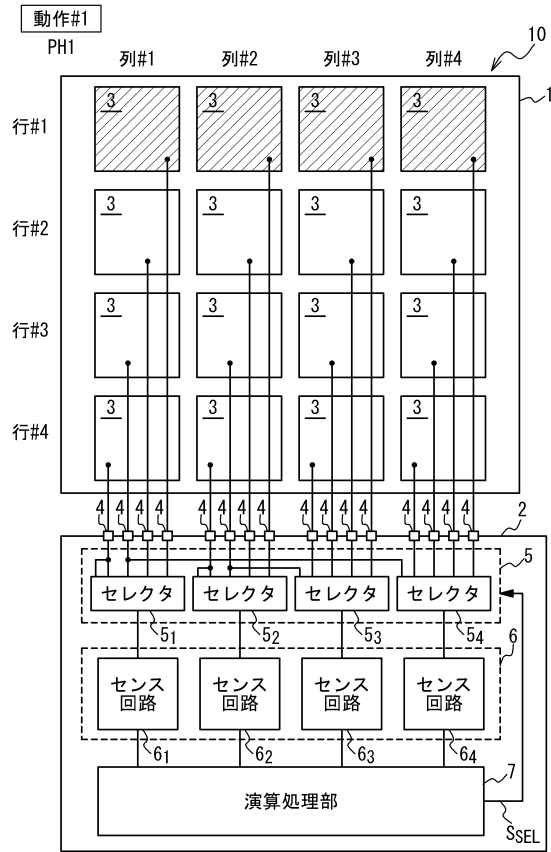
【図 1】



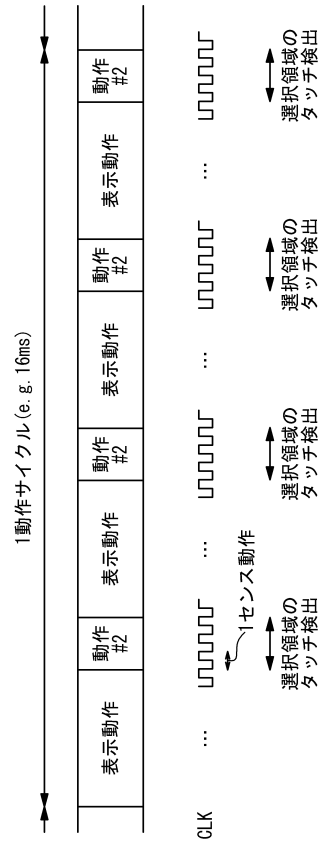
【図 2】



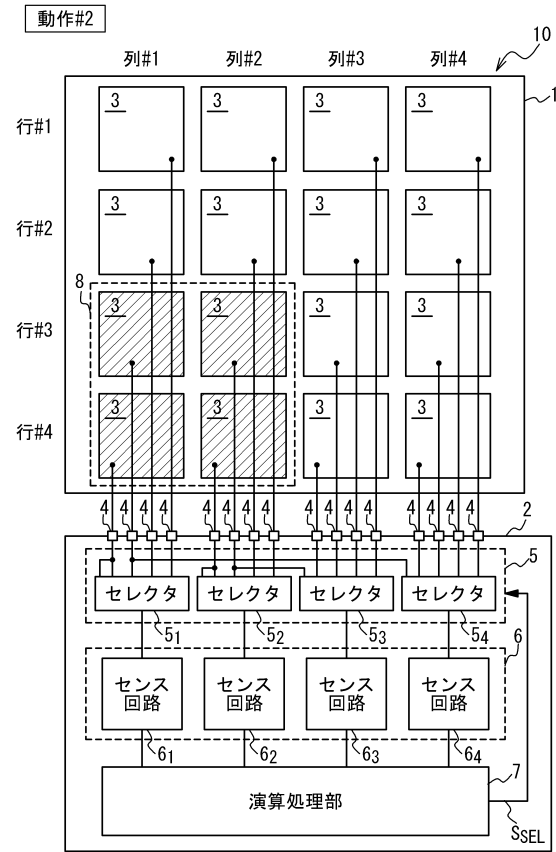
【図 3 A】



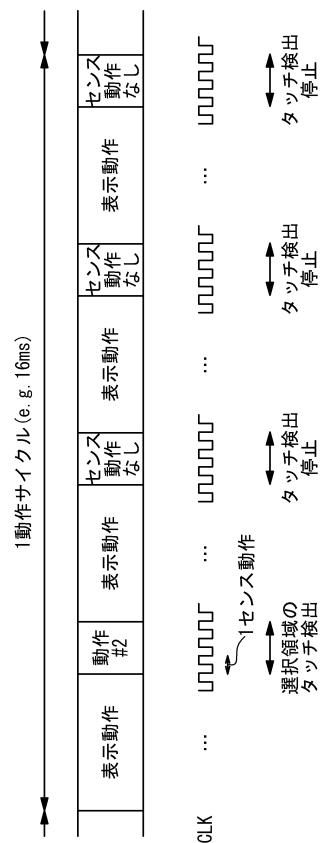
【図 4】



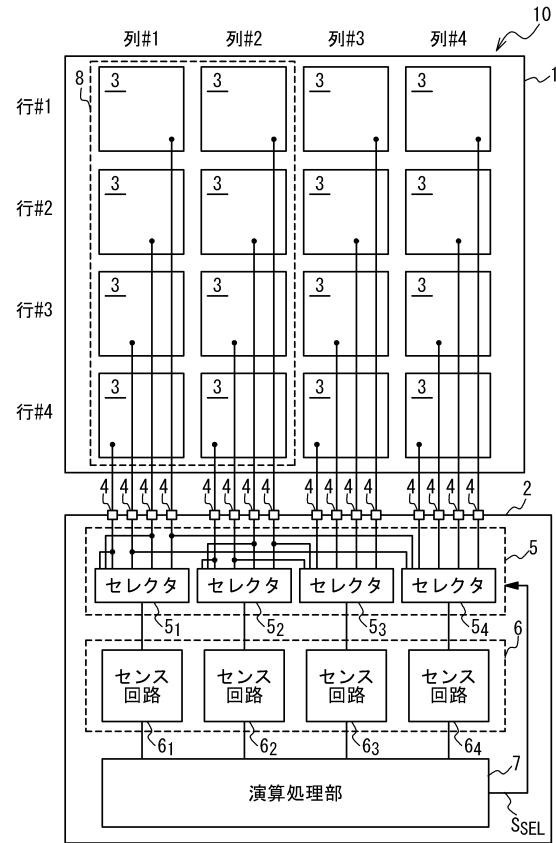
【図 5】



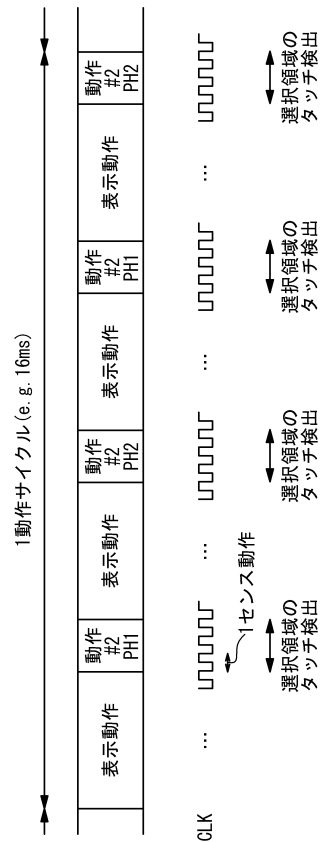
【図 6】



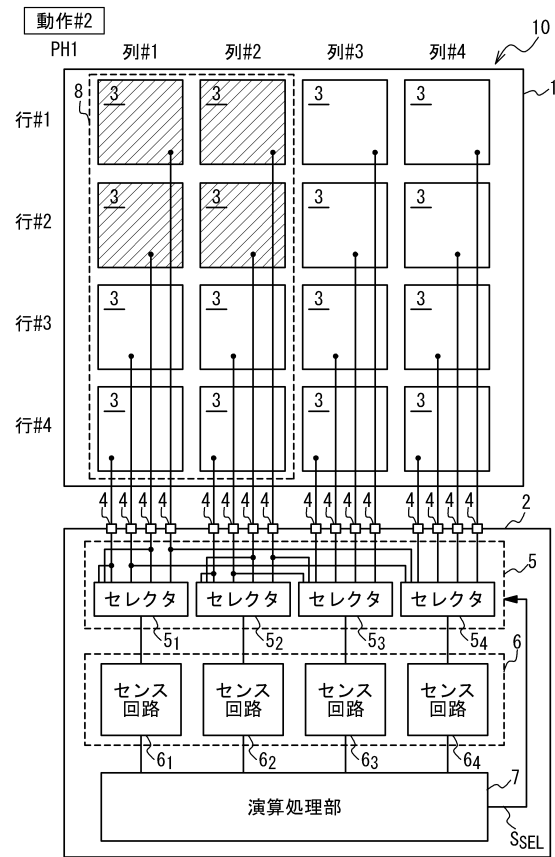
【図 7】



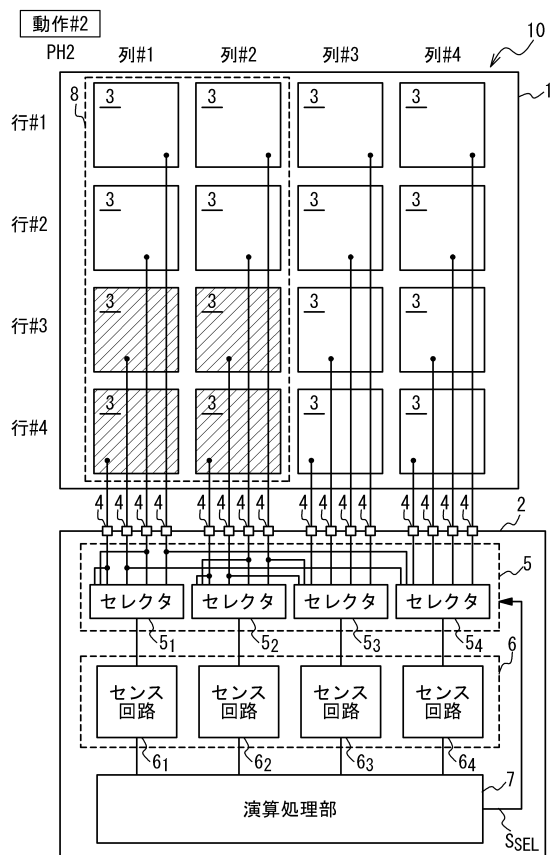
【 図 8 】



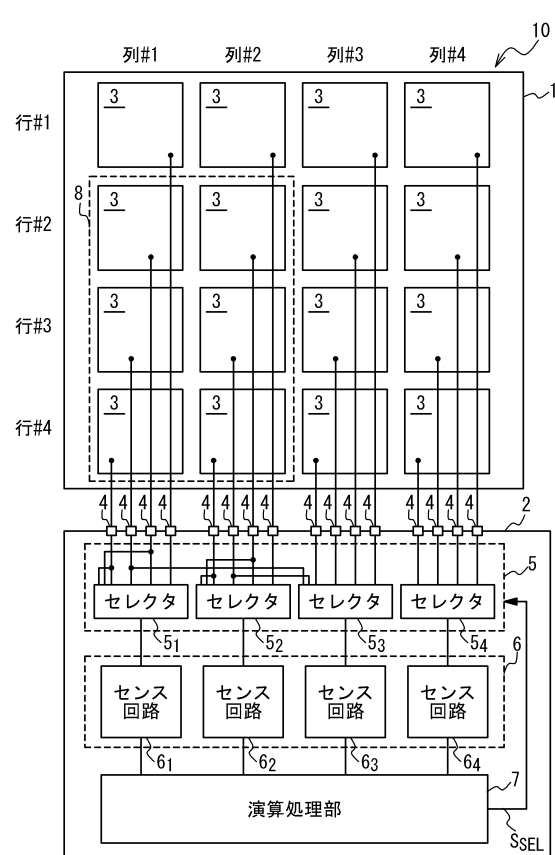
【 図 9 A 】



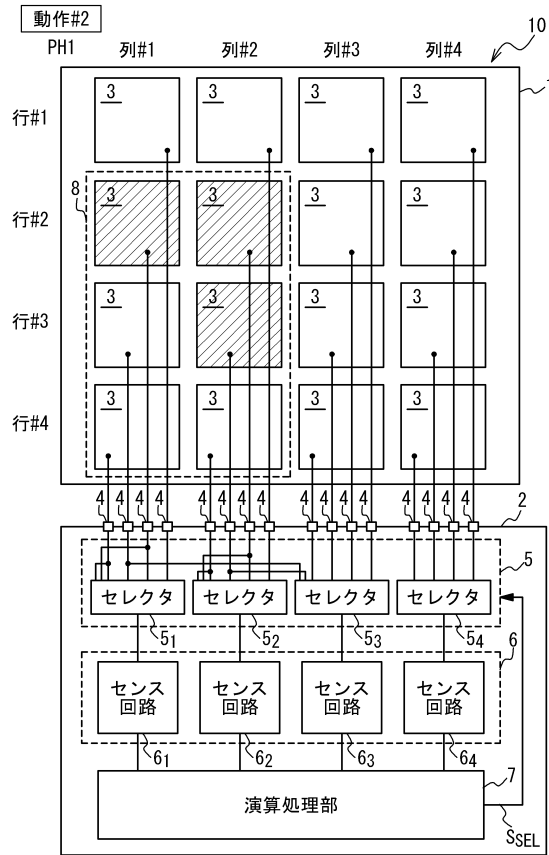
【 図 9 B 】



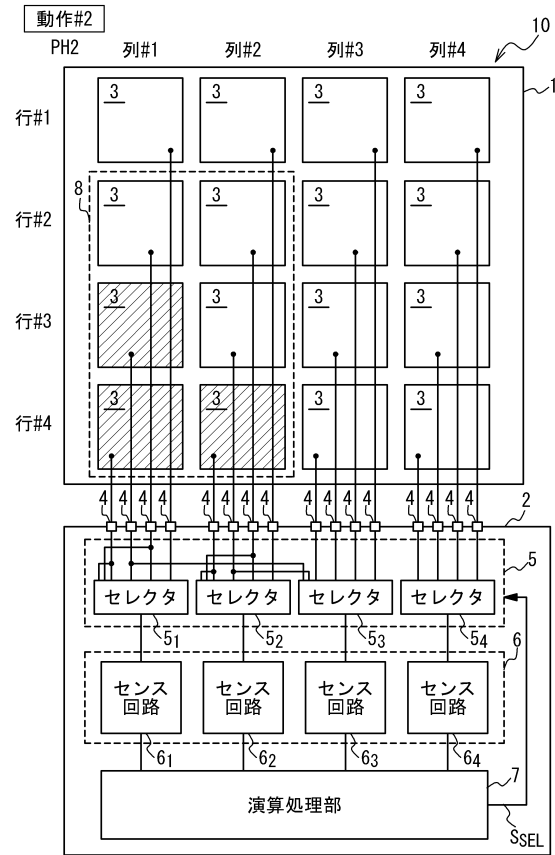
【 図 1 0 】



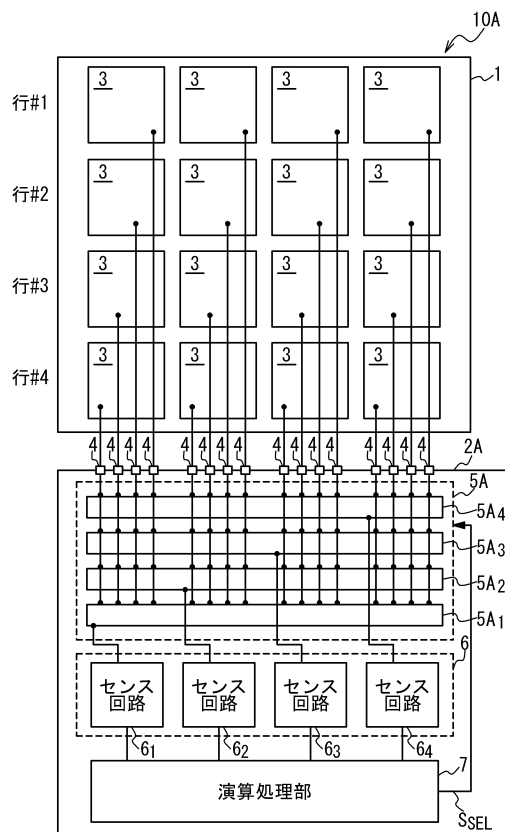
【図 1 1 A】



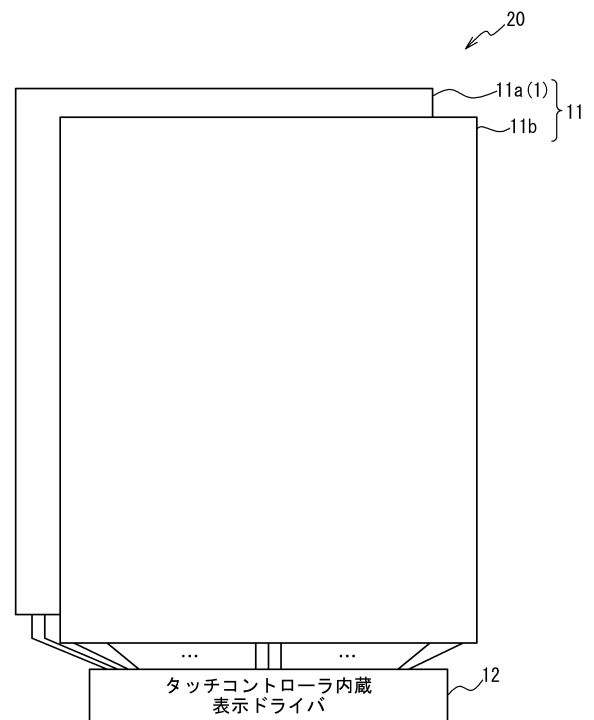
【図 1 1 B】



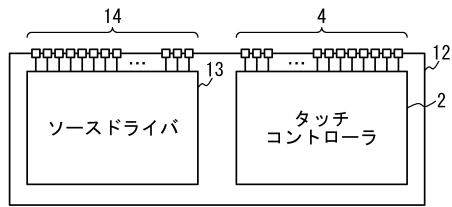
【図 1 2】



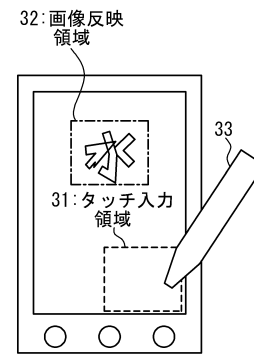
【図 1 3】



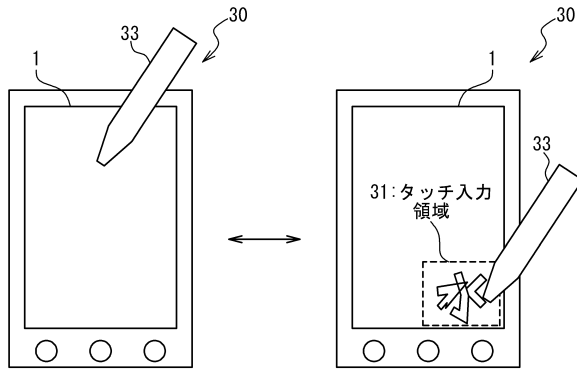
【図 14】



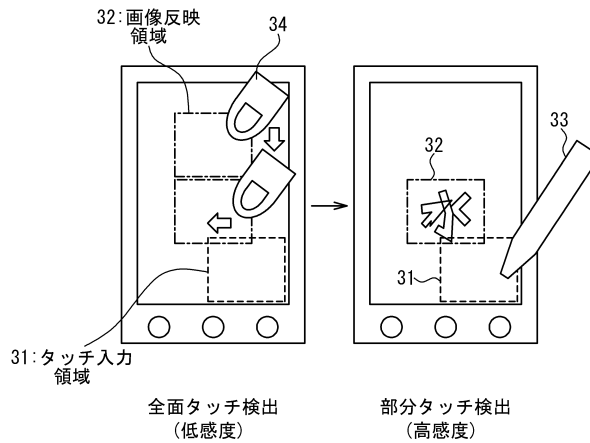
【図 16】

部分タッチ検出  
(高感度)

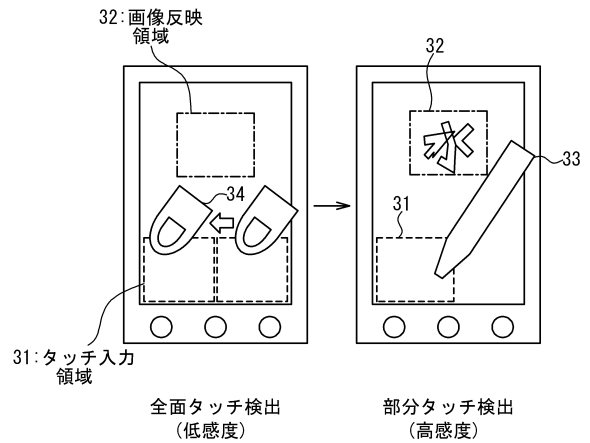
【図 15】

全面タッチ検出  
(低感度)部分タッチ検出  
(高感度)

【図 17】

全面タッチ検出  
(低感度)部分タッチ検出  
(高感度)

【図 18】

全面タッチ検出  
(低感度)部分タッチ検出  
(高感度)



---

フロントページの続き

(56)参考文献 特開2012-103797(JP,A)  
特開2011-242908(JP,A)  
特開平07-084723(JP,A)  
国際公開第2015/050700(WO,A1)

(58)調査した分野(Int.Cl., DB名)  
G06F 3/041  
G06F 3/044