(19) **日本国特許庁(JP)**

(12) 特 許 公 報(B2)

(11)特許番号

特許第5994942号 (P5994942)

(45) 発行日 平成28年9月21日(2016.9.21)

(24) 登録日 平成28年9月2日(2016.9.2)

(51) Int.Cl. F 1

HO1F 27/06 (2006.01) HO1F 15/02 E **HO1F 17/00 (2006.01)** HO1F 17/00 B

請求項の数 5 (全 10 頁)

(21) 出願番号 特願2015-522738 (P2015-522738)

(86) (22) 出願日 平成26年6月5日 (2014.6.5)

(86) 国際出願番号 PCT/JP2014/064910

(87) 国際公開番号 W02014/199887

(87) 国際公開日 平成26年12月18日 (2014.12.18) 審査請求日 平成27年7月15日 (2015.7.15)

(31) 優先権主張番号 特願2013-125937 (P2013-125937)

(32) 優先日 平成25年6月14日 (2013.6.14)

(33) 優先権主張国 日本国(JP)

||(73)特許権者 000006231

株式会社村田製作所

京都府長岡京市東神足1丁目1〇番1号

|(74)代理人 110000970

特許業務法人 楓国際特許事務所

|(72)発明者 用水 邦明

京都府長岡京市東神足1丁目10番1号

株式会社村田製作所内

審査官 五貫 昭一

(56) 参考文献 国際公開第2013/051684 (W

O, A1)

特開2014-132808 (JP, A

最終頁に続く

(54) 【発明の名称】フレキシブルインダクタの取り付け構造および電子機器

(57)【特許請求の範囲】

【請求項1】

面状のフレキシブル基材にインダクタが構成されたフレキシブルインダクタの、筐体内への取り付け構造であって、

前記フレキシブルインダクタは、前記フレキシブル基材に形成された、第1入出力端子、第2入出力端子、および、一端が前記第1入出力端子に接続され、他端が前記第2入出力端子に接続され、複数回巻回された面状のコイル状導体パターンを備え、

前記フレキシブルインダクタは、前記筐体内に配置された金属部または筐体の金属部の近傍に配置され、

前記フレキシブルインダクタは、前記コイル状導体パターンのうち前記金属部に近い側が曲げの内側となるように曲げられた状態で前記筐体の内部に取り付けられ、

前記コイル状導体パターンのうち、前記曲げにより互いに近づく部分である、導体パターンの2つの組について、少なくとも一方の組は、前記コイル状導体パターンによるコイル軸から遠い側のコイル状導体パターンに比べて、前記コイル軸に近い側のコイル状導体パターンが、前記金属部から遠ざかっていることを特徴とするフレキシブルインダクタの取り付け構造。

【請求項2】

前記フレキシブル基材の一方主面および他方主面のうち、前記金属部から離れた側の主面に前記コイル状導体パターンが形成されている、請求項 1 に記載のフレキシブルインダクタの取り付け構造。

【請求項3】

前記金属部は、前記筐体内に配置された配線基板のグランド電極である、請求項1または2に記載のフレキシブルインダクタの取り付け構造。

【請求項4】

面状のフレキシブル基材に、第1入出力端子、第2入出力端子、および複数回巻回された面状のコイル状導体パターンが形成されることにより構成されたフレキシブルインダクタと、このフレキシブルインダクタを収納する筐体とを備える電子機器であって、

前記フレキシブルインダクタは、前記筐体内に配置された金属部または筐体の金属部の近傍に配置され、

前記フレキシブルインダクタは、前記コイル状導体パターンのうち前記金属部に近い側が曲げの内側となるように曲げられた状態で前記筐体の内部に取り付けられ、

前記コイル状導体パターンのうち、前記曲げにより互いに近づく部分である、導体パターンの2つの組について、少なくとも一方の組は、前記コイル状導体パターンによるコイル軸から遠い側のコイル状導体パターンに比べて、前記コイル軸に近い側のコイル状導体パターンが、前記金属部から遠ざかっていることを特徴とする電子機器。

【請求項5】

前記金属部は、前記筐体内に配置された配線基板のグランド電極である、請求項4に記載の電子機器。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、二つの回路間を接続するフレキシブルインダクタの取り付け構造およびその 構造を備えた電子機器に関するものである。

【背景技術】

[0002]

従来、高周波信号を扱う電子機器において、筐体内に複数の基板等の実装回路部材を備え、それらをフレキシブルケーブルで接続する構造が採られる場合が多い。また、例えば特許文献 1 に開示されているように、フレキシブルケーブルの一部に平面状のコイル状導体パターンを設けることがある。

【先行技術文献】

【特許文献】

[0003]

【特許文献 1 】特開 2 0 1 1 - 1 8 5 0 5 号公報

【発明の概要】

【発明が解決しようとする課題】

[0004]

例えば小型の通信端末装置においては、グランド導体、バッテリーパック、シールドケース等の金属物が高密度に搭載されている。このような小型の電子機器にコイル状導体パターンを備えるケーブルを実装すると、コイル状導体パターンの近傍に金属部(金属物)が位置せざるを得ず、その結果、金属部に渦電流が発生するため、インダクタのQ値が低下してしまう。

[0005]

特許文献1に示されているフレキシブルケーブルのように、コイル状導体パターンをフェライト等の磁性体で覆って閉磁路構造にすれば、近接する金属部の影響を最小限に抑えることができる。

[0006]

しかし、磁性体を備えた構造であると、磁性体を付加するための管理・製造プロセスが 煩雑となるうえ、本来薄型であるフレキシブルケーブルが大型化してしまう。また、磁性 体としてセラミック系フェライトを用いた場合、フレキシブルケーブルの可撓性を妨げる ことにもなる。 10

20

30

40

[0007]

本発明の目的は、フレキシブルインダクタを金属部の近傍に配置しても金属部の影響を 受け難くした、フレキシブルインダクタの取り付け構造、およびその構造を備えた電子機 器を提供することにある。

【課題を解決するための手段】

[0008]

本発明のフレキシブルインダクタの取り付け構造は、面状のフレキシブル基材にインダ クタが構成されたフレキシブルインダクタの、筐体内への取り付け構造であって、

前記フレキシブルインダクタは、前記フレキシブル基材に形成された、第1入出力端子 、第2入出力端子、および、一端が前記第1入出力端子に接続され、他端が前記第2入出 力端子に接続され、複数回巻回された面状のコイル状導体パターンを備え、前記フレキシ ブルインダクタは、前記筐体内に配置された金属部または筐体の金属部の近傍に配置され

前記フレキシブルインダクタは、前記コイル状導体パターンのうち前記金属部に近い側 が曲げの内側となるように曲げられた状態で前記筐体の内部に取り付けられ、前記コイル 状導体パターンのうち、前記曲げにより互いに近づく部分である、導体パターンの2つの 組について、少なくとも一方の組は、前記コイル状導体パターンによるコイル軸から遠い 側のコイル状導体パターンに比べて、前記コイル軸に近い側のコイル状導体パターンが、 前記金属部から遠ざかっていることを特徴とする。

[0009]

前記フレキシブル基材の一方主面および他方主面のうち、前記金属部から離れた側の主 面に前記コイル状導体パターンが形成されていることが好ましい。

[0010]

本発明の電子機器は、面状のフレキシブル基材に、第1入出力端子、第2入出力端子、 および複数回巻回された面状のコイル状導体パターンが形成されることにより構成された フレキシブルインダクタと、このフレキシブルインダクタを収納する筐体とを備える電子 機器であって、

前記フレキシブルインダクタは、前記コイル状導体パターンのうち前記金属部に近い側 が曲げの内側となるように曲げられた状態で前記筐体の内部に取り付けられ、前記コイル 状導体パターンのうち、前記曲げにより互いに近づく部分である、導体パターンの2つの 組について、少なくとも一方の組は、前記コイル状導体パターンによるコイル軸から遠い 側のコイル状導体パターンに比べて、前記コイル軸に近い側のコイル状導体パターンが、 前記金属部から遠ざかっていることを特徴とする。

[0011]

前記金属部は、例えば前記筐体内に配置された配線基板のグランド電極である。

【発明の効果】

[0012]

本発明によれば、フレキシブルインダクタの曲げの内側の磁界が相対的に弱くなり、こ の曲げの内側に金属部が存在しても、その金属部の影響を受け難くい。そのため、金属部 の近接によるQ値の大幅な低下を抑制できる。

【図面の簡単な説明】

[0013]

【図1】図1は第1の実施形態に係るフレキシブルインダクタ101の分解斜視図である

【 図 2 】図 2 (A)はフレキシブルインダクタ 1 0 1 の平面図、図 2 (B)は図 2 (A) におけるA-A断面図である。

【図3】図3はフレキシブルインダクタ101の実装位置における断面図である。

【図4】図4は筐体内にフレキシブルインダクタ101A,101Bが配置された電子機 器の平面図である。

【図5】図5(A)(B)はフレキシブルインダクタ101の矩形スパイラル状の導体パ

10

20

30

40

ターン31による磁界強度の概念図である。

【図 6 】図 6 (A) は第 2 の実施形態に係るフレキシブルインダクタ 1 0 2 の平面図、図 6 (B) は図 6 (A) における A - A 断面図である。

【図7】図7は、フレキシブルインダクタ102の実装位置における断面図である。

【図8】図8はフレキシブルインダクタ102の導体パターン31により生じる磁界の磁界の磁界の概念図である。

【図9】図9は第3の実施形態に係るフレキシブルインダクタ103の分解斜視図である

【発明を実施するための形態】

[0014]

《第1の実施形態》

図 1 は第 1 の実施形態に係るフレキシブルインダクタ 1 0 1 の分解斜視図、図 2 (A) はフレキシブルインダクタ 1 0 1 の平面図、図 2 (B) は図 2 (A) における A - A 断面図である。

[0015]

フレキシブルインダクタ101は、フレキシブルな樹脂基材11,12の積層体であるフレキシブル基材10およびこれら樹脂基材11,12に形成された各種導体パターンを備えている。

[0016]

樹脂基材11は、矩形状(長尺状)の平面形状を有しており、その上面には、一方端部に第1入出力端子41、他方端部に第2入出力端子42、配線パターン21,22、およびほぼ中央部に矩形スパイラル状の導体パターン31が形成されている。樹脂基材12の下面には配線パターン23が形成されている。

[0017]

配線パターン21は導体パターン31の外周端と第1入出力端子41との間に繋がっている。配線パターン22の第1端は第2入出力端子42に繋がっている。配線パターン23は、樹脂基材11,12に設けられた層間接続導体(ビアホール導体)121,122を介して導体パターン31の内周端と配線パターン22の第2端との間に繋がっている。

[0018]

樹脂基材 1 1 , 1 2 は例えば液晶ポリマー (LCP) や熱可塑性ポリイミド等の樹脂をシート状に成形したものであり、本発明に係る「フレキシブル基材」に相当する。矩形スパイラル状の導体パターン 3 1 は、例えば C u 箔や A 1 箔等の金属薄膜をスパイラル状にパターニングしたものであり、本発明に係る「コイル状導体パターン」に相当する。この矩形スパイラル状の導体パターン 3 1 もまたフレキブル性を有する。

[0019]

樹脂基材11の上面には、第1入出力端子41および第2入出力端子42の形成領域を除く領域にレジスト層61が形成される。樹脂基材12の下面には、その全面にレジスト層62が形成される。なお、レジスト層62は必ずしも設けなくてもよい。なおレジスト層62もフレキシブルであり、したがって、フレキシブルインダクタ101全体がフレキシブル性を有する。

[0020]

図1に示す樹脂基材11,12が積層されることで、図2(A)(B)に示すフレキシブル基材10が構成される。スパイラル状の導体パターン31は、複数回巻回された、いわゆる複数ターン巻きの平面コイルパターンであり、フレキシブル基材10の面に対して垂直方向にコイル軸が向く。

[0021]

導体パターン31、第1,第2入出力端子41,42、配線パターン21~23はCu 箔やAl箔等の金属箔で構成されており、樹脂基材11,12に比べて硬いので、図2(B)において、第1入出力端子41の形成領域は、面積の広い第1入出力端子41の存在により、比較的リジッドな領域RRである。同様に、第2入出力端子42の形成領域は、 10

20

30

40

面積の広い第2入出力端子42の存在により、比較的リジッドな領域RRである。その他の領域はフレキシブル領域FRである。

[0022]

図3はフレキシブルインダクタ101の実装位置における断面図である。図4は筐体内にフレキシブルインダクタ101A,101Bが配置された電子機器の平面図である。

[0023]

図3に示すように、プリント配線板71,72は、例えばアンテナ基板とRF回路基板のようにそれぞれ別々の回路基板であり、プリント配線板71,72には接続用電極51,52が形成されていて、フレキシブルインダクタ101の入出力端子41,42は接続用電極51,52にそれぞれはんだ付けされる。なおフレキシブルインダクタ101の基板の接続は表面実装型コネクタを用いたコネクタ接続であってもよい。

[0024]

プリント配線板71にはグランド電極81が形成されている。プリント配線板71上の接続用電極51と、プリント配線板72上の接続用電極52との高さは異なっていて、フレキシブルインダクタ101はコイル状導体パターンである導体パターン31が屈曲した状態で実装されている。すなわち、導体パターン31のコイル軸に関してプリント配線板71のグランド電極81に近い側が曲げの内側となるように屈曲している。

[0025]

図4に示す例では、スマートフォンやタブレット端末のような通信端末装置等の筐体91内にプリント配線板71,72,73およびバッテリーパック83等が収められている。プリント配線板73にはアンテナ88が設けられている。プリント配線板71と72との間はフレキシブルインダクタ101Aで接続されていて、プリント配線板71と73との間はフレキシブルインダクタ101A,101Bの構造はいずれも図1、図2に示したフレキシブルインダクタ101と同じである。

[0026]

図 5 (A) (B) はフレキシブルインダクタ 1 0 1 の矩形スパイラル状の導体パターン 3 1 による磁界強度の概念図である。図 5 (A) はフレキシブルインダクタ 1 0 1 の断面 図に導体パターン 3 1 により生じる磁界の強度を等磁位線で表した図、図 5 (B) は導体パターン 3 1 の 4 つの辺 3 1 a , 3 1 b , 3 1 c , 3 1 d について示す図である。

[0027]

フレキシブルインダクタ101の屈曲によって、導体パターン31のうち辺31a,3 1 b は湾曲している。そのため、導体パターン31の辺31a,31 b に流れる電流により生じる磁界は、曲げの内側へはあまり拡がらず、相対的に曲げの外側へ大きく拡がる。これは、導体パターン31の巻回数(ターン数)が多いほど顕著であるため、巻回数は2ターン以上、さらには3ターン以上となっていることが好ましい。したがって、導体パターン31による磁界はグランド電極等の金属部と強く結合することはなく、金属部に生じる渦電流は少なく、インダクタのQ値の低下が抑制される。

[0028]

《第2の実施形態》

図 6 (A) は第 2 の実施形態に係るフレキシブルインダクタ 1 0 2 の平面図、図 6 (B) は図 6 (A) における A - A 断面図である。

[0029]

フレキシブルインダクタ102は、樹脂基材であるフレキシブル基材13に形成された 各種導体パターンを備えている。

[0030]

フレキシブル基材 1 3 の上面には、第 1 入出力端子 4 1 、第 2 入出力端子 4 2 および配線パターン 2 2 が形成されている。フレキシブル基材 1 3 の下面には、配線パターン 2 1 太および矩形スパイラル状の導体パターン 3 1 が形成されている。また、配線パターン 2 1 と第 1 入出力端子 4 1 とを接続するスルーホールもしくはビアホール導体などの層間接

10

20

30

40

続導体、配線パターン 2 2 と導体パターン 3 1 とを接続するスルーホールもしくはビアホール導体などの層間接続導体が形成されている。

[0031]

このように、フレキシブル基材13としては積層しない単層の樹脂基材を用いてもよい

[0032]

図7は、フレキシブルインダクタ102の実装位置における断面図である。図8はフレキシブルインダクタ102の導体パターン31により生じる磁界の磁界強度の概念図である。

[0033]

プリント配線板 7 1 , 7 2 にはグランド電極 8 1 が形成されている。プリント配線板 7 1 , 7 2 には接続用電極 5 1 , 5 2 が形成されていて、フレキシブルインダクタ 1 0 2 の入出力端子 4 1 , 4 2 は接続用電極 5 1 , 5 2 にそれぞれはんだ付けされる。

[0034]

第1の実施形態で示したフレキシブルインダクタと同様に、フレキシブルインダクタ102の屈曲によって、導体パターン31による磁界はグランド電極等の金属部と強く結合することはない。そのため、金属部に生じる渦電流は少なく、インダクタのQ値の低下が抑制される。

[0035]

特に、フレキシブル基材の主面のうち、金属部から離れた側の主面に導体パターン 3 1 が形成されているので、導体パターン 3 1 は金属部から離れ、インダクタの Q 値低下の抑制に対してより効果的である。

[0036]

《第3の実施形態》

図9は第3の実施形態に係るフレキシブルインダクタ103の分解斜視図である。第1の実施形態で図1に示したフレキシブルインダクタ101と異なり、樹脂基材11,12の両方に矩形スパイラル状の導体パターン31,32が形成されている。導体パターン31の内周端と導体パターン32の内周端とはビアホール導体122を介して接続されている。また、導体パターン32の外周端と配線パターン21の端部とはビアホール導体121を介して接続されている。すなわち、コイル状導体パターンは積層型のコイルパターンである。その他の構成は第1の実施形態で示したとおりである。

[0037]

本実施形態のフレキシブルインダクタ103は、その導体パターン31のコイル開口径が導体パターン32のコイル開口径も大きい。また、コイル開口径の大きな導体パターン31側が金属部に近い側であり、曲げの内側である。この構造により、コイルの磁界は曲げの外側方向に、より大きく拡がるようになるという作用効果を奏する。

[0038]

なお、以上に示した幾つかの実施形態では、フレキシブルインダクタ101が筐体内に配置された金属部の近傍に配置される例を示したが、その金属部が金属筐体の一部である場合にも同様に適用できる。また、コイル状導体パターンは、実施形態のように単機能インダクタンス素子あってもよいが、例えば、フレキシブルインダクタがキャパシタンス素子をさらに含み、コイル状導体パターンとで共振回路が構成されていてもよい。またHF通信システムのコイルアンテナとして利用されていてもよい。

【符号の説明】

[0039]

FR…フレキシブル領域

RR...リジッド領域

10…フレキシブル基材

1 1 , 1 2 ... 樹脂基材

13...フレキシブル基材

20

10

30

10

2 1 , 2 2 , 2 3 ... 配線パターン

3 1 , 3 2 ... コイル状導体パターン

3 1 a , 3 1 b , 3 1 c , 3 1 d ... コイル状導体パターンの辺

41…第1入出力端子

42…第2入出力端子

5 1 , 5 2 ...接続用電極

61,62...レジスト層

7 1 , 7 2 , 7 3 ... プリント配線板

8 1 ... グランド電極

8 3 ... バッテリーパック

88...アンテナ

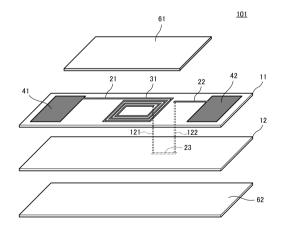
9 1 ... 筐体

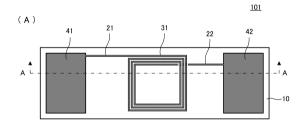
101,102,103...フレキシブルインダクタ

101A,101B...フレキシブルインダクタ

121,122...ビアホール導体

【図1】 【図2】 _{図1}





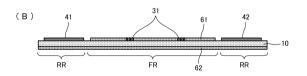


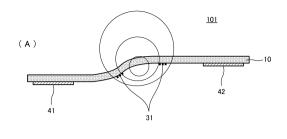
図3

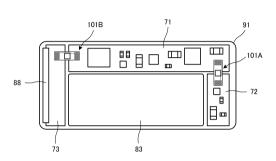
図5

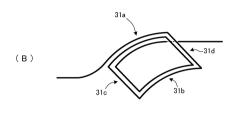
【図3】

【図5】

101 41 41 51 31 61 72 【図 4】



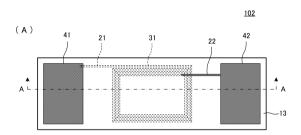


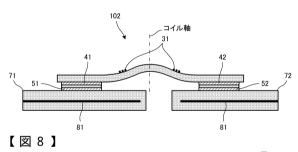


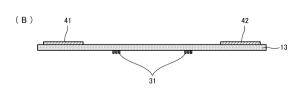
【図6】

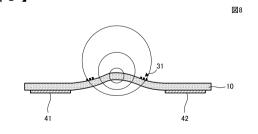
【図7】

図6



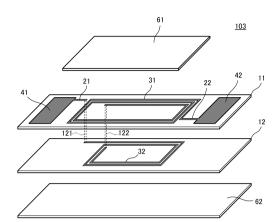






【図9】

図9



フロントページの続き

(58)調査した分野(Int.CI., DB名)

H 0 1 F 2 7 / 0 6 H 0 1 F 1 7 / 0 0