【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】令和6年2月26日(2024.2.26)

【国際公開番号】WO2022/250081
【出願番号】特願2023-523505(P2023-523505)
【国際特許分類】
H04N 25/76(2023.01)
H04N 25/779(2023.01)
H04N 25/702(2023.01)
H04N 25/44(2023.01)
【FI】
H04N 25/76
H04N 25/779
H04N 25/702
H04N 25/44

【手続補正書】
【提出日】令和5年11月24日(2023.11.24)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
複数の領域にそれぞれ含まれ、光を光電変換して電荷を生成する第１光電変換部を有し、前記第１光電変換部で生成された電荷に基づいて画像生成に用いる信号を出力し、第１方向および前記第１方向と交差する第２方向に設けられる複数の第１画素と、光を光電変換して電荷を生成する第２光電変換部を有し、前記第２光電変換部で生成された電荷に基づいて焦点検出に用いる信号を出力する第２画素と、
前記第１画素を制御するための第１制御線と、
前記第２画素を制御するための第２制御線と、を備える撮像素子。
【請求項２】
請求項１に記載の撮像素子において、
前記第１制御線は、前記第１光電変換部の電荷の蓄積時間を制御する信号を出力し、
前記第２制御線は、前記第２光電変換部の電荷の蓄積時間を制御する信号を出力する撮像素子。
【請求項３】
請求項１に記載の撮像素子において、
前記第１光電変換部で生成された電荷を排出する第１排出部と、
前記第２光電変換部で生成された電荷を排出する第２排出部と、を備え、
前記第１制御線は、前記第１排出部を制御する信号を出力し、
前記第２制御線は、前記第２排出部を制御する信号を出力する撮像素子。
【請求項４】
請求項１に記載の撮像素子において、
前記第１光電変換部で生成された電荷を蓄積する第１蓄積部と、前記第１蓄積部に電荷を転送する第１転送部と、
前記第２光電変換部で生成された電荷を蓄積する第２蓄積部と、前記第２蓄積部に電荷を転送する第２転送部と、を備え、

前記第１制御線は、前記第１転送部を制御する信号を出力し、
前記第２制御線は、前記第２転送部を制御する信号を出力する撮像素子。
【請求項５】
請求項１に記載の撮像素子において、
前記第２制御線は、複数の前記領域毎に設けられる撮像素子。
【請求項６】
請求項１に記載の撮像素子において、
前記第２制御線は、複数の前記領域に含まれる複数の前記第２画素を制御する信号を出力する撮像素子。
【請求項７】
請求項１に記載の撮像素子において、
前記第２制御線は、複数の前記領域に含まれる複数の前記第２画素を制御するための制御線を有する撮像素子。
【請求項８】
請求項１に記載の撮像素子において、
前記第２制御線は、前記領域毎に設けられる撮像素子。
【請求項９】
請求項１に記載の撮像素子において、
前記第２制御線は、前記領域に含まれる前記第２画素を制御するための制御線を有する撮像素子。
【請求項１０】
請求項１に記載の撮像素子において、
前記第１画素と前記第２画素とが設けられる第１基板と、
前記第１制御線と前記第２制御線とが設けられ、前記第１基板に積層される第２基板と、を備える撮像素子。
【請求項１１】
請求項１に記載の撮像素子において、
前記第１画素と前記第２画素と前記第２制御線とが設けられる第１基板と、
前記第１制御線が設けられ、前記第１基板に積層される第２基板と、を備える撮像素子。
【請求項１２】
請求項１に記載の撮像素子において、
前記第２画素は、前記領域において、前記第１方向に複数配置される撮像素子。
【請求項１３】
請求項１に記載の撮像素子において、
前記第１制御線は、前記領域毎に設けられる撮像素子。
【請求項１４】
請求項１に記載の撮像素子において、
前記第１画素から出力される信号および前記第２画素から出力される信号を処理する処理部を備える撮像素子。
【請求項１５】
請求項１４に記載の撮像素子において、
前記処理部は、前記領域毎に設けられる撮像素子。
【請求項１６】
請求項１に記載の撮像素子において、
前記第１画素から出力される信号を処理する第１処理部と、
前記第２画素から出力される信号を処理する第２処理部と、を備える撮像素子。
【請求項１７】
請求項１６に記載の撮像素子において、
前記第１処理部および前記第２処理部は、前記領域毎に設けられる撮像素子。

【請求項１８】
請求項１６に記載の撮像素子において、
前記第１処理部は、前記領域毎に設けられ、
前記第２処理部は、複数の前記領域毎に設けられる撮像素子。
【請求項１９】
光を光電変換して電荷を生成する第１光電変換部を有し、前記第１光電変換部で生成された電荷に基づいて画像生成に用いる信号を出力し、第１方向および前記第１方向と交差する第２方向に設けられる複数の第１画素と、光を光電変換して電荷を生成する第２光電変換部を有し、前記第２光電変換部で生成された電荷に基づいて焦点検出に用いる信号を出力し、前記第１方向に配置される複数の第２画素とをそれぞれ含む複数の領域と、
前記第１画素からの信号を出力する第１出力部と、
前記第２画素からの信号を出力する第２出力部と、を備える撮像素子。
【請求項２０】
請求項１から請求項１９までのいずれか一項に記載の撮像素子と、
前記撮像素子から出力される信号に基づいて画像データを生成する生成部と、を備える撮像装置。