【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】令和5年1月4日(2023.1.4)

【公開番号】特開2022-81242(P2022-81242A)
【公開日】令和4年5月31日(2022.5.31)
【年通号数】公開公報(特許)2022-096
【出願番号】特願2020-192669(P2020-192669)
【国際特許分類】
Ｈ０３Ｋ 17/16(2006.01)
Ｈ０３Ｋ 17/687(2006.01)
Ｈ０３Ｋ 17/04(2006.01)
Ｈ０３Ｋ 17/0412(2006.01)
Ｈ０３Ｆ 3/217(2006.01)
Ｈ０２Ｍ 1/08(2006.01)
【ＦＩ】
Ｈ０３Ｋ 17/16 Ｈ
Ｈ０３Ｋ 17/687 Ａ
Ｈ０３Ｋ 17/04 Ｅ
Ｈ０３Ｋ 17/0412
Ｈ０３Ｆ 3/217１３０
Ｈ０２Ｍ 1/08 Ｚ

【手続補正書】
【提出日】令和4年12月21日(2022.12.21)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
基板上に実装されたＧａＮ－ＦＥＴと、このＧａＮ－ＦＥＴのゲート電極にゲート抵抗を介して接続されたドライバ回路と、このドライバ回路に駆動電圧を与えるドライバ電源と、を含むスイッチングモジュールであって、
前記ドライバ回路は、複数のロジックＩＣ回路が並列に接続された構成を有し、
前記ドライバ電源は、空芯コイルを有するコアレストランスを含むことを特徴とするスイッチングモジュール。
【請求項２】
前記ロジックＩＣ回路は、ＴＴＬ素子又はＣＭＯＳ素子からなることを特徴とする請求項１に記載のスイッチングモジュール。
【請求項３】
基板上に実装されたＧａＮ－ＦＥＴと、このＧａＮ－ＦＥＴのゲート電極にゲート抵抗を介して接続されたドライバ回路と、このドライバ回路に駆動電圧を与えるドライバ電源と、を含むスイッチングモジュールであって、
前記ドライバ回路は、複数のロジックＩＣ回路が並列に接続された構成を有し、
前記ドライバ電源は、発光素子と、前記発光素子からの光を変換する光電変換器と、を含むことを特徴とするスイッチングモジュール。
【請求項４】
前記発光素子と前記光電変換器とは、光ファイバで接続されていることを特徴とする請

求項３に記載のスイッチングモジュール。

【請求項５】

前記ロジックＩＣ回路は、ＴＴＬ素子又はＣＭＯＳ素子からなることを特徴とする請求項３又は４に記載のスイッチングモジュール。