

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6341362号
(P6341362)

(45) 発行日 平成30年6月13日(2018.6.13)

(24) 登録日 平成30年5月25日(2018.5.25)

(51) Int.Cl.

F I

H O 1 L 21/822 (2006.01)

H O 1 L 27/04 R

H O 1 L 27/04 (2006.01)

H O 1 L 21/88 N

H O 1 L 21/3205 (2006.01)

H O 1 L 21/88 T

H O 1 L 21/768 (2006.01)

H O 1 L 27/04 A

H O 1 L 23/532 (2006.01)

H O 3 B 5/32 A

請求項の数 14 (全 24 頁) 最終頁に続く

(21) 出願番号 特願2013-265769 (P2013-265769)
 (22) 出願日 平成25年12月24日(2013.12.24)
 (65) 公開番号 特開2015-122426 (P2015-122426A)
 (43) 公開日 平成27年7月2日(2015.7.2)
 審査請求日 平成28年12月20日(2016.12.20)

(73) 特許権者 000002369
 セイコーエプソン株式会社
 東京都新宿区新宿四丁目1番6号
 (74) 代理人 100090387
 弁理士 布施 行夫
 (74) 代理人 100090398
 弁理士 大淵 美千栄
 (72) 発明者 林 謙司
 長野県諏訪市大和3丁目3番5号 セイコ
 ーエプソン株式会社内
 (72) 発明者 福澤 晃弘
 長野県諏訪市大和3丁目3番5号 セイコ
 ーエプソン株式会社内

審査官 綿引 隆

最終頁に続く

(54) 【発明の名称】 発熱体、振動デバイス、電子機器及び移動体

(57) 【特許請求の範囲】

【請求項1】

拡散抵抗層が形成された半導体基板と、
 前記拡散抵抗層に第1の電圧を印加するための第1電極と、
 前記拡散抵抗層に第2の電圧を印加するための第2電極と、を含み、
 前記半導体基板を平面視して、前記第1電極と前記第2電極とを結ぶ仮想直線と交わる
 ように前記拡散抵抗層よりも抵抗率の高い領域を備え、
 前記抵抗率の高い領域は、トランジスタが形成されている領域である、発熱体。

【請求項2】

拡散抵抗層が形成された半導体基板と、
 前記拡散抵抗層に第1の電圧を印加するための第1電極と、
 前記拡散抵抗層に第2の電圧を印加するための第2電極と、を含み、
 前記半導体基板を平面視して、前記第1電極と前記第2電極とを結ぶ仮想直線と交わる
 ように前記拡散抵抗層よりも抵抗率の高い領域を備え、
 前記拡散抵抗層は、前記半導体基板の表面に不純物がドーピングされた層と導体層とで構成
 されている、発熱体。

【請求項3】

前記拡散抵抗層の上に絶縁体層を有し、
 前記絶縁体層の表面に、前記第1電極と電氣的に接続される第1パッドおよび前記第2
 電極と電氣的に接続される第2パッドが形成されている、請求項2に記載の発熱体。

10

20

【請求項 4】

拡散抵抗層が形成された半導体基板と、
前記拡散抵抗層に第 1 の電圧を印加するための第 1 電極と、
前記拡散抵抗層に第 2 の電圧を印加するための第 2 電極と、を含み、
前記半導体基板を平面視して、前記第 1 電極と前記第 2 電極とを結ぶ仮想直線と交わるように前記拡散抵抗層よりも抵抗率の高い領域を備え、
前記拡散抵抗層の上に絶縁体層を有し、
前記絶縁体層の表面に、前記第 1 電極と電氣的に接続される第 1 パッドおよび前記第 2 電極と電氣的に接続される第 2 パッドが形成されている、発熱体。

【請求項 5】

前記第 1 パッドは、平面視で前記第 1 電極と重なっており、
前記第 2 パッドは、平面視で前記第 2 電極と重なっている、請求項 3 又は 4 に記載の発熱体。

【請求項 6】

前記抵抗率の高い領域は、前記拡散抵抗層が形成されていない領域である、請求項 2 乃至 5 のいずれか一項に記載の発熱体。

【請求項 7】

前記抵抗率の高い領域は、トランジスタが形成されている領域である、請求項 2 乃至 5 のいずれか一項に記載の発熱体。

【請求項 8】

前記第 1 電極と前記第 2 電極とは前記半導体基板の外周縁に沿って同一辺領域に配置されている、請求項 1 乃至 7 のいずれか一項に記載の発熱体。

【請求項 9】

前記拡散抵抗層は、前記半導体基板の表面に不純物がドーピングされた層で構成されている、請求項 1 乃至 8 のいずれか一項に記載の発熱体。

【請求項 10】

請求項 1 乃至 9 のいずれか一項に記載の発熱体と、
振動片と、を有し、
前記振動片が前記発熱体の表面に配置されている、振動デバイス。

【請求項 11】

拡散抵抗層が形成された半導体基板と、前記拡散抵抗層に第 1 の電圧を印加するための第 1 電極と、前記拡散抵抗層に第 2 の電圧を印加するための第 2 電極と、を含み、前記半導体基板を平面視して、前記第 1 電極と前記第 2 電極とを結ぶ仮想直線と交わるように前記拡散抵抗層よりも抵抗率の高い領域を備えている発熱体と、

振動片と、を有し、
前記振動片が前記発熱体の表面に配置されている、振動デバイス。

【請求項 12】

前記発熱体は、前記半導体基板に形成された感温素子を有し、
前記感温素子は、平面視で前記振動片と重なっている、請求項 10 又は 11 に記載の振動デバイス。

【請求項 13】

請求項 1 乃至 9 のいずれか一項に記載の発熱体、又は、請求項 10 乃至 12 のいずれか一項に記載の振動デバイスを含む、電子機器。

【請求項 14】

請求項 1 乃至 9 のいずれか一項に記載の発熱体、又は、請求項 10 乃至 12 のいずれか一項に記載の振動デバイスを含む、移動体。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、発熱体、振動デバイス、電子機器及び移動体に関し、例えば、恒温槽型水晶

10

20

30

40

50

発振器に関する。

【背景技術】

【0002】

通信機器あるいは測定器等の基準の周波数信号源に用いられる水晶発振器は、温度変化に対して高い精度で出力周波数が安定していることが要求される。一般に、水晶発振器の中でも極めて高い周波数安定度が得られるものとして、恒温槽型水晶発振器（OCXO：Oven Controlled Crystal Oscillator）が知られている。OCXOは、一定温度に制御された恒温槽内に水晶振動子を収納したものであり、従来のOCXOとして、例えば、特許文献1には、パッケージに封入された水晶振動子と発熱体を配置し、水晶振動子全体を発熱体で加熱するために、水晶振動子の周囲に熱伝導性の高い部材を設けた基板を備えた水晶発振器が開示されている。また、特許文献2には、発熱体を備えた集積回路上に水晶振動素子を配置し、その他の回路素子とともにパッケージ内に配置したOCXOが開示されている。

10

【先行技術文献】

【特許文献】

【0003】

【特許文献1】特開2008-60716号公報

【特許文献2】特開2010-213280号公報

【発明の概要】

【発明が解決しようとする課題】

20

【0004】

しかしながら、特許文献1に記載の水晶発振器では、発振器の周波数を安定化するために、パッケージに封入された水晶振動子全体を加熱しなければならないため発熱体で加熱する領域は広くしなければならないため発熱体で消費される電力が大きくなってしまふという問題がある。また、特許文献2に記載のOCXOでは、発熱体を備えた集積回路上に水晶振動素子を配置する構成は記載されているが、発熱体の構成、または発熱体と水晶振動素子との配置関係によっては、水晶振動素子を効率的に加熱できない可能性があるという問題がある。

【0005】

本発明は、以上のような問題点に鑑みてなされたものであり、本発明のいくつかの態様によれば、所望の領域を効率よく発熱させることが可能な発熱体及び振動片を効率よく加熱することが可能な振動デバイス、並びに、当該発熱体若しくは当該振動デバイスを用いた電子機器及び移動体を提供することができる。

30

【課題を解決するための手段】

【0006】

本発明は前述の課題の少なくとも一部を解決するためになされたものであり、以下の態様または適用例として実現することが可能である。

【0007】

[適用例1]

本適用例に係る発熱体は、半導体基板に形成され、第1領域と第2領域とを備えた発熱手段と、前記半導体基板の表面に形成されている第3領域と、を含み、前記発熱手段は、前記第1領域と前記第2領域との間に電位差を印加されて発熱し、前記第3領域は、前記半導体基板を平面視して、前記第1領域と前記第2領域とを結ぶ仮想直線と交わるように配置されているとともに、前記第1領域および前記第2領域よりも発熱量が小さい領域である。

40

【0008】

本適用例に係る発熱体によれば、第1領域と第2領域との間を流れる電流は第3領域を迂回して流れて第3領域には流れないか、または第1領域と第2領域との間を流れる電流よりも第3領域を流れる電流の方が少なくなることで、第3領域の発熱量は第1領域と第2領域の発熱量よりも少ない。すなわち、第1領域と第2領域との間を流れる電流は、第

50

3 領域を発熱させないか発熱させても発熱量が少ないため、第 1 領域と第 2 領域とを効率よく発熱させることができる。したがって、第 1 領域と第 2 領域との間を流れる電流は、半導体基板の所望の領域を効率よく発熱させることができるとともに、発熱の必要ない領域での発熱量が少ない。その結果、発熱体に流す電流を低減させることができる。

【 0 0 0 9 】

[適用例 2]

上記適用例に係る発熱体において、前記第 3 領域は、前記第 1 領域および前記第 2 領域よりも抵抗率が高い領域であってもよい。

【 0 0 1 0 】

本適用例に係る発熱体によれば、第 1 領域と第 2 領域の間に、第 1 領域および第 2 領域よりも抵抗率の高い第 3 領域を迂回するように電流を流すことができる。

10

【 0 0 1 1 】

[適用例 3]

本適用例に係る発熱体は、拡散抵抗層が形成された半導体基板と、前記拡散抵抗層上に第 1 の電圧を印加するための第 1 電極と、前記拡散抵抗層上に第 2 の電圧を印加するための第 2 電極と、を含み、前記半導体基板を平面視して、前記第 1 電極と前記第 2 電極とを結ぶ仮想直線と交わるように前記拡散抵抗層よりも抵抗率の高い領域を備えている。

【 0 0 1 2 】

本適用例に係る発熱体によれば、第 1 電極と第 2 電極の間を流れる電流は、拡散抵抗層よりも抵抗率の高い領域を迂回するように流れる。従って、第 1 電極と第 2 電極との間を流れる電流は、半導体基板に形成された拡散抵抗層において、第 1 電極と第 2 電極とを結ぶ直線よりも長い経路で流れるので、半導体基板を平面視した時の所望の領域を効率よく発熱させることができるとともに、発熱の必要ない領域で発熱することがない。その結果、発熱体に流す電流を低減させることができる。

20

【 0 0 1 3 】

[適用例 4]

上記適用例に係る発熱体において、前記抵抗率の高い領域は、前記拡散抵抗層が形成されていない領域であってもよい。

【 0 0 1 4 】

本適用例に係る発熱体によれば、拡散抵抗層が形成されていない領域には電流が流れないか、拡散抵抗層が形成されていない領域を流れる電流は拡散抵抗層を流れる電流よりも少ないので、第 1 電極と第 2 電極の間に、当該拡散抵抗層が形成されていない領域を迂回するように電流を流すことができる。

30

【 0 0 1 5 】

[適用例 5]

上記適用例に係る発熱体において、前記抵抗率の高い領域は、トランジスターが形成されている領域であってもよい。

【 0 0 1 6 】

本適用例に係る発熱体によれば、トランジスターをオフすることで当該トランジスターが形成されている領域には電流が流れないか、当該トランジスターが形成されている領域を流れる電流は拡散抵抗層を流れる電流よりも少ないので、第 1 電極と第 2 電極の間に、当該トランジスターが形成されている領域を迂回するように電流を流すことができる。

40

【 0 0 1 7 】

[適用例 6]

上記適用例に係る発熱体において、前記第 1 電極と前記第 2 電極とは前記半導体基板の外周縁に沿って同一辺領域に配置されていてもよい。

【 0 0 1 8 】

本適用例に係る発熱体によれば、外部の電極と接続される配線を介する放熱により、半導体基板の平面視において、相対的に温度が低い領域となる第 1 電極と第 2 電極の周辺領域を所定の辺に近い同一辺領域に制限することができる。従って、本適用例に係る発熱体

50

によれば、半導体基板の表面の温度が低い領域を一部に集約し、放熱による所望の領域の発熱効率の低下を抑制することができる。

【 0 0 1 9 】

[適用例 7]

上記適用例に係る発熱体において、前記拡散抵抗層は、前記半導体基板の表面に不純物がドーブされた層で構成されていてもよい。

【 0 0 2 0 】

本適用例に係る発熱体によれば、拡散抵抗層を半導体基板上に、所望の形状となるように容易に形成することができる。

【 0 0 2 1 】

10

[適用例 8]

上記適用例に係る発熱体において、前記拡散抵抗層は、前記半導体基板の表面に不純物がドーブされた層と導体層とで構成されていてもよい。

【 0 0 2 2 】

本適用例に係る発熱体によれば、拡散抵抗層が比較的低い抵抗率を有するので、過剰な発熱量となることを抑制することができる。また、導体層により、拡散抵抗層の抵抗率を所望の値に調整することができ、設計の自由度をあげることができる。

【 0 0 2 3 】

[適用例 9]

上記適用例に係る発熱体は、前記拡散抵抗層の上に絶縁体層を有し、前記絶縁体層の表面に、前記第 1 電極と電氣的に接続される第 1 パッドおよび前記第 2 電極と電氣的に接続される第 2 パッドが形成されていてもよい。

20

【 0 0 2 4 】

本適用例に係る発熱体によれば、第 1 パッドと第 2 パッドを設けることで、第 1 電極と第 2 電極を直接的に外部電極と配線接続する必要がなくなり、外部との配線方法の自由度が向上する。

【 0 0 2 5 】

[適用例 1 0]

上記適用例に係る発熱体において、前記第 1 パッドは、平面視で前記第 1 電極と重なっており、前記第 2 パッドは、平面視で前記第 2 電極と重なっていてもよい。

30

【 0 0 2 6 】

[適用例 1 1]

本適用例に係る振動デバイスは、上記のいずれかの発熱体と、振動片と、を有し、前記振動片が前記発熱体の表面に配置されている。

【 0 0 2 7 】

振動デバイスは、例えば、種々の発振器やセンサーなどである。

【 0 0 2 8 】

本適用例に係る振動デバイスによれば、半導体基板を平面視した時の所望の領域で発熱する発熱体を用いるので、発熱体の所望の領域に振動片を配置することにより、振動片を効率的に加熱することができる。従って、本適用例によれば、発熱体の消費電力を低減することができ、低消費電力の振動デバイスを実現することができる。

40

【 0 0 2 9 】

[適用例 1 2]

上記適用例に係る振動デバイスにおいて、前記発熱体は、前記半導体基板に形成された感温素子を有し、前記感温素子は、平面視で前記振動片と重なっていてもよい。

【 0 0 3 0 】

本適用例によれば、振動片の温度をより正確に検出することができるので、より信頼性の高い振動デバイスを実現することができる。

【 0 0 3 1 】

[適用例 1 3]

50

本適用例に係る電子機器は、上記のいずれかの発熱体、又は、上記のいずれかの振動デバイスを含む。

【0032】

[適用例14]

本適用例に係る移動体は、上記のいずれかの発熱体、又は、上記のいずれかの振動デバイスを含む。

【0033】

これらの適用例に係る電子機器及び移動体によれば、所望の領域を効率良く発熱させることが可能な発熱体又はこの発熱体を用いて効率的に加熱される振動片を有する振動デバイスを含むので、消費電力を低減させた電子機器及び移動体を実現することができる。

10

【図面の簡単な説明】

【0034】

【図1】本実施形態の恒温槽型水晶発振器（OCXO）の機能ブロック図。

【図2】本実施形態の恒温槽型水晶発振器（OCXO）の構造を示す断面図。

【図3】発熱用ICの回路構成の一例を示す図。

【図4】第1実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICのレイアウトパターンを概略的に示す図。

【図5】図4の矩形領域Aの拡大図。

【図6】図4の矩形領域Aを矢印Bの方向から見た側面図。

【図7】発熱用ICが有するMOSトランジスターのレイアウトパターンの一部を示す図。

20

【図8】比較例のMOSトランジスターのレイアウトパターンの一部を示す図。

【図9】第2実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICの矩形領域Aを矢印Bの方向から見た側面図。

【図10】第3実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICの矩形領域Aに相当する領域の拡大図。

【図11】第3実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICの矩形領域Aに相当する領域を矢印Bの方向から見た側面図。

【図12】第4実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICのレイアウトパターンを概略的に示す図。

30

【図13】図12の矩形領域Aの拡大図。

【図14】図12の矩形領域Aを矢印Bの方向から見た側面図。

【図15】第5実施形態の恒温槽型水晶発振器（OCXO）における発熱用ICのレイアウトパターンを概略的に示す図。

【図16】本実施形態の電子機器の機能ブロック図。

【図17】本実施形態の移動体の一例を示す図。

【図18】発熱用ICのレイアウトパターンの変形例を概略的に示す図。

【発明を実施するための形態】

【0035】

以下、本発明の好適な実施形態について図面を用いて詳細に説明する。なお、以下に説明する実施の形態は、特許請求の範囲に記載された本発明の内容を不当に限定するものではない。また以下で説明される構成の全てが本発明の必須構成要件であるとは限らない。

40

【0036】

また、以下では、本発明に係る振動デバイスとして、恒温槽型水晶発振器（OCXO）を例に挙げて説明するが、本発明に係る振動デバイスは、発熱体と振動片を含む他の種類のデバイス（例えば、OCXO以外の発振器やセンサー等）であってもよい。

【0037】

1. 恒温槽型水晶発振器（OCXO）

1-1. 第1実施形態

図1は、振動デバイスの一例である本実施形態の恒温槽型水晶発振器（OCXO）の機

50

能ブロック図である。図 1 に示すように、本実施形態の恒温槽型水晶発振器（OCXO）1 は、振動片 2、発振用回路 3、発熱回路 4、温度センサー 5 及び温度制御用回路 6 を含んで構成されている。なお、本実施形態の恒温槽型水晶発振器（OCXO）1 は、これらの要素の一部を省略又は変更し、あるいは他の要素を追加した構成としてもよい。

【0038】

本実施形態では、振動片 2 は、基板材料として水晶を用いた振動片（水晶振動子）であり、例えば、AT カットや SC カットの水晶振動子が用いられる。ただし、振動片 2 は、SAW（Surface Acoustic Wave）共振子や MEMS（Micro Electro Mechanical Systems）振動子であってもよい。また、振動片 2 の基板材料としては、水晶の他、タンタル酸リチウム、ニオブ酸リチウム等の圧電単結晶や、ジルコン酸チタン酸鉛等の圧電セラミックス等の圧電材料、又はシリコン半導体材料等を用いることもできる。また、振動片 2 の励振手段としては、圧電効果によるものを用いてもよいし、クーロン力による静電駆動を行ってもよい。また、振動片 2 としては、物理量を検出する素子、例えば、慣性センサー（加速度センサー、ジャイロセンサー等）、力センサー（傾斜センサー等）であってもよい。

10

【0039】

発振用回路 3 は、振動片 2 の両端に接続され、振動片から出力される信号を増幅して振動片 2 にフィードバックさせることにより、振動片 2 を発振させるための回路である。

【0040】

振動片 2 と発振用回路 3 で構成された回路は、例えば、ピアース発振回路、インバーター型発振回路、コルピッツ発振回路、ハートレー発振回路などの種々の発振回路であってもよい。

20

【0041】

発熱回路 4 は、抵抗に電流が流れることで発熱する回路である。本実施形態では、発熱回路 4 は、振動片 2 を加熱するために振動片 2 の近傍に配置される。

【0042】

温度センサー 5 は、振動片 2 に近在して設置され、温度に応じた信号（例えば、温度に応じた電圧を有する信号）を出力する。

【0043】

温度制御用回路 6 は、温度センサー 5 の出力信号（温度情報）に基づき、発熱回路 4 の抵抗を流れる電流量を制御し、振動片 2 を一定温度に保つための回路である。例えば、温度制御用回路 6 は、温度センサー 5 の出力信号から判定される現在の温度が設定された基準温度よりも低い場合には、発熱回路 4 の抵抗に所望の電流を流し、現在の温度が基準温度よりも高い場合には発熱回路 4 の抵抗に電流が流れないように制御する。また、例えば、温度制御用回路 6 は、現在の温度と基準温度との差に応じて、発熱回路 4 の抵抗を流れる電流量を増減させるように制御してもよい。

30

【0044】

図 2 は、本実施形態の恒温槽型水晶発振器（OCXO）1 の構造を示す断面図である。図 2 に示すように、本実施形態の恒温槽型水晶発振器（OCXO）1 は、振動片 2、パッケージ 10、リッド 11、発熱用 IC 20 及び発振用 IC 30 を含んで構成されている。

40

【0045】

パッケージ 10 は、例えば、セラミックパッケージ等の積層パッケージであり、振動片 2、発熱用 IC 20 及び発振用 IC 30 を同一空間内に収容するためのものである。具体的には、パッケージ 10 の上部には開口部が設けられており、当該開口部をリッド 11 で覆うことにより収容室が形成され、当該収容室に、振動片 2、発熱用 IC 20 及び発振用 IC 30 が収容されている。

【0046】

発振用 IC 30 は、下面がパッケージ 10 の下から 2 番目の層の上面に接着固定されており、発振用 IC 30 の上面に設けられている各電極（パッド）とパッケージ 10 の下から 3 番目の層の上面に設けられている各電極とがワイヤー 12 によりボンディングされて

50

いる。本実施形態では、発振用 IC には、図 1 に示した発振用回路 3 と温度制御用回路 6 が含まれている。

【 0 0 4 7 】

発熱用 IC 2 0 (発熱体の一例)は、下面の一部がパッケージ 1 0 の下から 4 番目の層の上面に接着固定されており、発熱用 IC 2 0 の上面に設けられている各電極 (パッド) とパッケージ 1 0 の下から 5 番目の層の上面に設けられている各電極とがワイヤー 1 2 によりボンディングされている。本実施形態では、発熱用 IC には、図 1 に示した発熱回路 4 と温度センサー 5 が含まれている。

【 0 0 4 8 】

振動片 2 は、下面の一部に設けられている電極が発熱用 IC 2 0 の上面に設けられている電極 (パッド) と導電性部材 1 3 により接着固定されており、振動片 2 の上面に設けられている電極 (パッド) とパッケージ 1 0 の下から 5 番目の層の上面に設けられている電極とがワイヤー 1 2 によりボンディングされている。

【 0 0 4 9 】

また、パッケージ 1 0 の内部又は表面には、振動片 2 の上面電極とワイヤーボンディングされている電極や発熱用 IC 2 0 の各電極とワイヤーボンディングされている各電極と、発振用 IC 3 0 の各電極とワイヤーボンディングされている各電極とを電氣的に接続するための不図示の配線が設けられている。

【 0 0 5 0 】

さらに、パッケージ 1 0 の下面には、不図示の電源端子や接地端子、その他の外部端子 (発振信号の出力端子等) が設けられており、パッケージ 1 0 の内部又は表面には、電源端子及び接地端子と発熱用 IC 2 0 及び発振用 IC 3 0 とを電氣的に接続するための配線やその他の外部端子と発振用 IC 3 0 とを電氣的に接続するための配線も設けられている。

【 0 0 5 1 】

図 3 (A) は、図 2 に示した発熱用 IC 2 0 の回路構成の一例を示す図である。図 3 (A) に示すように、発熱用 IC 2 0 は、電源端子 V D、接地端子 V S、発熱制御信号の入力端子 G 及び温度情報信号の出力端子 T S を有し、発熱回路 4 と温度センサー 5 を含んで構成されている。

【 0 0 5 2 】

発熱回路 4 は、電源端子と接地端子との間に抵抗 1 4 と MOS トランジスター 1 5 とが直列に接続されて構成されており、MOS トランジスター 1 5 のゲートには、入力端子 G を介して、図 1 に示した温度制御用回路 6 が出力する発熱制御信号が入力される。この発熱制御信号により、抵抗 1 4 を流れる電流が制御され、これにより抵抗 1 4 の発熱量が制御される。

【 0 0 5 3 】

温度センサー 5 は、出力端子 T S と接地端子との間に、1 又は複数のダイオード 1 6 が順方向に直列に接続されて構成されている。この出力端子 T S には、図 1 に示した温度制御用回路 6 に設けられている定電流源により一定の電流が供給され、これにより、ダイオード 1 6 に一定の順方向電流が流れる。ダイオード 1 6 に一定の順方向電流を流した時、ダイオード 1 6 の両端の電圧は温度変化に対してほぼ線形に変化する (例えば、約 - 6 mV / °C の割合で変化する) ため、出力端子 T S の電圧は温度に対して線形な電圧となる。従って、この出力端子 T S から出力される信号を温度情報信号として利用することができる。

【 0 0 5 4 】

また、図 3 (B) は、図 2 に示した発熱用 IC 2 0 の回路構成の他の一例を示す図である。図 3 (B) では、図 3 (A) の回路に対して、出力端子 T S と接地端子との間に、ダイオード 1 6 に代えて 1 又は複数のバイポーラトランジスター 1 7 が直列に接続されている。各バイポーラトランジスター 1 7 はベースとコレクターが接続されており、バイポーラトランジスター 1 7 のコレクター - エミッター間に一定の順方向電流を流した時、ベー

10

20

30

40

50

ス - エミッター間の電圧は温度変化に対してほぼ線形に変化するため、出力端子ＴＳの電圧は温度に対して線形な電圧となる。従って、この出力端子ＴＳから出力される信号を温度情報信号として利用することができる。

【 0 0 5 5 】

図４は、図２及び図３に示した発熱用ＩＣ２０のレイアウトパターンを概略的に示す図である。また、図５は、図４の矩形領域Ａの拡大図であり、図６は、図４の矩形領域Ａを矢印Ｂの方向から見た側面図である。なお、図４は、一部の層のみが図示されており、図６では、図４のＭＯＳトランジスタ配置領域に配置されるＭＯＳトランジスタの図示が省略されている。

【 0 0 5 6 】

図４～図６に示すように、発熱用ＩＣ２０は、半導体基板（ウェハー基板）２１の表面に不純物がドーピングされた拡散層２２が形成されている。本実施形態では、半導体基板２１はシリコン基板にボロン（Ｂ）等の不純物が混入されて形成されるＰ型の半導体基板であり、拡散層２２はＰ型の半導体基板２１の表面にリン（Ｐ）等の不純物がドーピングされることにより形成されるＮ型の拡散層である。この拡散層２２（拡散抵抗層の一例）は、図３（Ａ）及び図３（Ｂ）に示した抵抗１４として機能する。ただし、半導体基板２１はシリコン基板にリン（Ｐ）等の不純物が混入されて形成されるＮ型の半導体基板であり、拡散層２２はＮ型の半導体基板２１の表面にボロン（Ｂ）等の不純物がドーピングされることにより形成されるＰ型の拡散層であってもよい。また、拡散層２２は、例えば、ポリシリコンやフォトレジスト等で不純物をドーピングしたい領域のみを開口したパターンを半導体基板２１上に形成した後に、不純物をイオン注入法等で半導体基板２１にドーピングすることで形成することが可能であるため、拡散層２２を所望の形状となるように容易に形成することができる。

【 0 0 5 7 】

拡散層２２の上には、絶縁層２４が形成されている。絶縁層２４として、例えば、二酸化シリコン（ SiO_2 ）を材料とする絶縁膜を用いることができる。

【 0 0 5 8 】

絶縁層２４の上には、絶縁体の表面保護膜２７が形成されている。表面保護膜２７として、例えば、二酸化シリコン（ SiO_2 ）やポリイミドを材料とする保護膜を用いることができる。

【 0 0 5 9 】

表面保護膜２７の一部には開口部（パッド開口部）が形成されており、この開口部において、絶縁層２４の表面に矩形状のパッド２６ａ～２６ｌが形成されている。

【 0 0 6 0 】

パッド２６ａは、図３（Ａ）及び図３（Ｂ）に示した電源端子ＶＤとして機能するパッドであり、パッド２６ａは絶縁層２４の開口部に形成されている複数のビア２５ａを介して拡散層２２と電氣的に接続されている。パッド２６ａは、拡散層２２に電源電圧（第１の電圧の一例）を印加するための電極（第１電極の一例）として機能する。同様に、パッド２６ｉは電源端子ＶＤとして機能するパッドであり、絶縁層２４の開口部に形成されている不図示の複数のビアを介して拡散層２２と電氣的に接続され、パッド２６ｉは、拡散層２２に電源電圧（第１の電圧の一例）を印加するための電極（第１電極の一例）として機能する。

【 0 0 6 1 】

パッド２６ｂは、図３（Ａ）及び図３（Ｂ）に示した接地端子ＶＳとして機能するパッドであり、絶縁層２４の開口部に形成されている複数のビア２５ｂを介して拡散層２２と電氣的に接続されている。パッド２６ｂは、拡散層２２に接地電圧（第２の電圧の一例）を印加するための電極（第２電極の一例）として機能する。同様に、パッド２６ｃ、２６ｄ、２６ｆ、２６ｇ、２６ｈは、接地端子ＶＳとして機能するパッドであり、それぞれ絶縁層２４の開口部に形成されている不図示のビアを介して拡散層２２と電氣的に接続され、パッド２６ｂ、２６ｃ、２６ｄ、２６ｆ、２６ｇ、２６ｈは、拡散層２２に接地電圧（

第2の電圧の一例)を印加するための電極(第2電極の一例)として機能する。

【0062】

パッド26j及びパッド26kは、それぞれ、図3(A)及び図3(B)に示した出力端子TS及び入力端子Gとして機能するパッドである。

【0063】

縦4列、横8列に並ぶ32個のパッド26lは、振動片2の下面に設けられている下面電極と電氣的に接続されるパッドであり、発熱用IC20の平面視(Z軸の+側から-側を見た時の平面視)において、図4に破線で示した振動片2の搭載領域と重なるように形成されている。

【0064】

パッド26eは、不図示の配線パターンにより32個のパッド26lと電氣的に接続されており、振動片2をパッド26lに接着固定すると、パッド26eと振動片2の下面電極とが電氣的に接続される。

【0065】

パッド26a~26lは、例えば、アルミニウム又はアルミニウムを主成分とする合金である。パッド26a~26kは、ワイヤーボンディングにより、パッケージ10に設けられた各電極と接続され、パッド26lは、導電性部材13を介して振動片2の下面電極と接続される。

【0066】

また、本実施形態では、発熱用IC20の平面視において、パッド26b, 26c, 26d, 26e, 26f, 26g, 26hに対してY軸の+方向側の近傍領域にMOSトランジスタ15が配置されている。

【0067】

また、本実施形態では、発熱用IC20の平面視において、振動片2の搭載領域と重なる位置に温度センサー5が配置されている。すなわち、本実施形態の恒温槽型水晶発振器(OCXO)1は、温度センサー5(感温素子の一例)が発熱用ICの平面視において振動片2と重なっており、温度センサー5が振動片2に極めて近い位置に配置されている。従って、温度センサー5は、振動片2の温度を精度よく検出することができる。

【0068】

また、本実施形態では、半導体基板21の表面には、発熱用ICの平面視においてパッド26aとパッド26bとを結ぶ仮想直線(パッド26aの重心とパッド26bの重心とを結ぶ直線)と交わるようにスリット23aが形成されている。また、パッド26iとパッド26hとを結ぶ仮想直線(パッド26iの重心とパッド26hの重心とを結ぶ直線)と交わるようにスリット23bが形成されている。このスリット23a, 23bは、拡散層22が形成されていない領域であり、スリット23a, 23bは拡散層22よりも抵抗率の高い領域である。

【0069】

このように構成された本実施形態の発熱用IC20では、パッド26a, 26iと電氣的に接続されている拡散層22の第1領域とパッド26b, 26c, 26d, 26f, 26g, 26hと電氣的に接続されている拡散層22の第2領域との間に電位差を印加され、第1領域から第2領域に向けて電流が流れることで拡散層22(発熱手段の一例)が発熱する。これに対して、拡散層22の第1領域と第2領域とを結ぶ仮想直線と交わるように配置されているスリット23a, 23b(第3領域の一例)は、P型の半導体基板21とN型の拡散層22で形成されるダイオードに逆方向電圧がかかるため、拡散層22の第1領域および第2領域よりも抵抗率が高い領域となり、拡散層22(発熱手段の一例)の第1領域および第2領域を流れる電流よりも少ない電流が流れる、または電流が流れない領域である。よって、スリット23a, 23b(第3領域の一例)は、拡散層22(発熱手段の一例)よりも発熱量が小さいか発熱しない領域となる。すなわち、スリット23a, 23bは、拡散層22よりも発熱量が小さい領域である。

【0070】

10

20

30

40

50

このため、パッド26a, 26iから入力された電流は、スリット23a, 23bを迂回するようにパッド26b, 26c, 26d, 26f, 26g, 26hまで流れる。これにより、拡散層22における振動片2の搭載領域に十分な電流が流れ、振動片2を効率よく加熱することができる。

【0071】

また、本実施形態では、振動片2を効率良く加熱するために、パッド26a, 26i、26b, 26c, 26d, 26f, 26g, 26hの配置を工夫している。パッド26a, 26i、26b, 26c, 26d, 26f, 26g, 26hは、ワイヤーボンディングにより、パッケージ10に設けられた各電極と接続されるため、ワイヤーからの放熱により、パッド26a, 26i、26b, 26c, 26d, 26f, 26g, 26hの周辺は半導体基板21の表面において相対的に温度が低い領域となる。そこで、本実施形態では、パッド26a, 26i, 26b, 26c, 26d, 26f, 26g, 26hを、半導体基板21の外周縁に沿って、振動片2の搭載領域から遠い同一辺領域に配置することで、振動片2の搭載領域の温度が低下しない（相対的に高くなる）ようにしている。なお、同一辺領域とは、任意の第1の辺からの距離が当該第1の辺に垂直な第2の辺の長さの1/3以下の領域とし、図4では一点鎖線で囲まれた領域Xが同一辺領域に相当する。このように、本実施形態によれば、発熱用IC20において、相対的に温度が高い領域と低い領域とを分け、温度が高い領域に振動片2を搭載することで、振動片2を効率よく加熱することができる。

【0072】

さらに、本実施形態では、振動片2を効率良く加熱するために、MOSトランジスタ15のレイアウトパターンも工夫している。図7は、本実施形態のMOSトランジスタ15のレイアウトパターンの一部を示す図である。一方、比較例として、図8に、複数のMOSトランジスタを並列に接続する場合の一般的なレイアウトパターンを示す。なお、図7及び図8では、ゲートとして機能するPoly層の配線28、ドレイン(D)として機能する拡散層22a及びソース(S)として機能する拡散層22b以外のレイアウトパターンについては図示が省略されている。

【0073】

図7と図8のいずれでもMOSトランジスタ15は、複数のMOSトランジスタが並列に接続されて構成されている。図8では、複数のMOSトランジスタの各ゲートとして機能するPoly配線28は、互いに分離されており、それぞれY軸に平行になるように形成されている。従って、X軸方向に各MOSトランジスタのソース(S)とドレイン(D)が交互に形成されることになり、振動片2の搭載領域を経由してMOSトランジスタ15の配置領域に流れ込む電流は、ドレイン(D)が形成された一部の領域に集中する。そのため、振動片2の搭載領域を流れる電流の粗密が大きくなり、振動片2を効率良く加熱することができないおそれがある。

【0074】

これに対して、図7に示す本実施形態では、複数のMOSトランジスタの各ゲートとして機能するPoly配線28は、破線で囲んだように、X軸及びY軸方向に対して階段状に形成されており、かつ、分離されていない。要するに、各ゲートとして機能する階段状のパターンがX軸方向に折り返しながらかつ連続し、全体としてみれば略V字型のパターンが繰り返される、1本のPoly配線が形成されている。従って、各MOSトランジスタのドレイン(D)は、振動片2の搭載領域に近い側ほどX軸方向の幅が広くなり、各MOSトランジスタのソース(S)は、接地されるパッド26b, 26c, 26d, 26e, 26f, 26g, 26hに近い側ほどX軸方向の幅が広がる。そのため、振動片2の搭載領域を経由してMOSトランジスタ15の配置領域に流れ込む電流は、一部の領域に集中せず、振動片2の搭載領域を流れる電流の粗密を小さくすることができるので、振動片2を効率良く加熱することができる。

【0075】

また、本実施形態では、エレクトロマイグレーションによる配線破壊を抑制するために

、パッド26a, 26iから拡散層22への電流経路となる配線パターン及び拡散層22からパッド26b, 26c, 26d, 26f, 26g, 26hへの電流経路となる配線パターンを工夫している。アルミニウム又はアルミニウムを主成分とする配線はエレクトロマイグレーションの耐量(E M耐量)が低いため、当該配線をZ軸と垂直な方向に伸ばすと、数mmオーダーの配線幅が必要となり、現実的ではない。そこで、本実施形態では、図5及び図6に示すように、平面視において、パッド26aと拡散層22を電氣的に接続する複数のビア25aはパッド26aの開口部と重なるように形成されている。すなわち、電流が入力されるパッド26aと複数のビア25aとで構成される電流入力電極は、平面視で、拡散層22が形成された領域内にあり、当該電流入力電極を介して拡散層22に流れる電流は、パッド26aの開口部の上面と拡散層22と接するビア25aの下面との間を流れる。

10

【0076】

同様に、パッド26iと拡散層22を電氣的に接続する不図示の複数のビアはパッド26iの開口部と重なるように形成されている。すなわち、パッド26iと不図示の複数のビアとで構成される電流入力電極は、平面視で、拡散層22が形成された領域内にあり、パッド26iと当該複数のビアとで構成される電流入力電極を介して拡散層22に流れる電流は、パッド26iの開口部の上面と拡散層22と接する不図示のビアの下面との間を流れる。

【0077】

すなわち、パッド26a, 26iと拡散層22とをそれぞれ電氣的に接続する、Z軸と垂直な方向に伸びる配線は存在しないので、パッド26a, 26iから拡散層22に流れる電流は、Z軸の+方向から-方向に最短経路で流れるようになっている。

20

【0078】

また、本実施形態では、図5及び図6に示すように、平面視において、パッド26bと拡散層22を電氣的に接続する複数のビア25bはパッド26bの開口部と重なるように形成されている。すなわち、電流が出力されるパッド26bと複数のビア25bとで構成される電流出力電極は、平面視で拡散層22が形成された領域内にあり、拡散層22から当該電流出力電極を介して流れる電流は、拡散層22と接するビア25bの下面とパッド26bの開口部の上面との間を流れる。

【0079】

30

同様に、パッド26c, 26d, 26f, 26g, 26hと拡散層22をそれぞれ電氣的に接続する不図示の複数のビアはそれぞれパッド26c, 26d, 26f, 26g, 26hの開口部と重なるように形成されている。すなわち、パッド26c, 26d, 26f, 26g, 26hと不図示の複数のビアとで構成される各電流出力電極は、平面視で、拡散層22が形成された領域内にあり、拡散層22から当該各電流出力電極を介して流れる電流は、それぞれ、拡散層22と接する不図示のビアの下面とパッド26c, 26d, 26f, 26g, 26hの各開口部の上面との間を流れる。

【0080】

すなわち、パッド26b, 26c, 26d, 26f, 26g, 26hと拡散層22とをそれぞれ電氣的に接続する、Z軸と垂直な方向に伸びる配線は存在しないので、拡散層22からパッド26b, 26c, 26d, 26f, 26g, 26hに流れる電流は、Z軸の-方向から+方向に最短経路で流れるようになっている。

40

【0081】

このように、本実施形態では、拡散層22に流れる電流は、電流入力電極の表面から裏面に流れ、電流出力電極の裏面から表面に流れるため、XY平面上のビアの総面積(正確には、平面視でボンディングワイヤーが接続される領域と重なるビアの総面積)を電流入力電極又は電流出力電極の断面積と考えることができるので、十分なE M耐量を実現することができる。

【0082】

以上に説明したように、第1実施形態の恒温槽型水晶発振器(OCXO)によれば、電

50

源端子として機能するパッド26a, 26iと接地端子として機能するパッド26b, 26c, 26d, 26f, 26g, 26hとの間を流れる電流は、拡散層22よりも抵抗率の高いスリット23a, 23bを迂回するように流れ、パッド26aとパッド26bとを結ぶ直線あるいはパッド26iとパッド26hとを結ぶ直線よりも長い経路で流れるので、振動片2の搭載領域を効率よく発熱させることができる。

【0083】

また、第1実施形態の恒温槽型水晶発振器(OCXO)によれば、パッケージ10に形成された電極とボンディングワイヤーで接続されるために放熱により、半導体基板21の表面において、相対的に温度が低い領域となるパッド26a, 26b, 26c, 26d, 26f, 26g, 26h, 26iの周辺領域を同一辺領域Xに制限することができる。従って、半導体基板21の表面の温度が低い領域を一部に集約し、ボンディングワイヤーからの放熱による振動片2の搭載領域の発熱効率の低下を抑制することができる。

10

【0084】

また、第1実施形態の恒温槽型水晶発振器(OCXO)によれば、拡散層22を半導体基板21の表面に、所望の形状となるように容易に形成することができる。

【0085】

また、第1実施形態の恒温槽型水晶発振器(OCXO)によれば、半導体基板21に形成された拡散層22に対して電流を入力する電流入力電極と電流を出力する電流出力電極は、それぞれ拡散層22と接する面とその裏面との間に電流が流れるように配置されているため、電流入力電極および電流出力電極の厚さが電流の流れる距離になり、電流入力電極および電流出力電極の面積が電流の流れる断面積となる。このため、電流入力電極および電流出力電極に流れる電流密度を小さくするとともに、電流の流れる距離を短くすることができ、エレクトロマイグレーションによる断線の可能性を低減することができる。

20

【0086】

そして、第1実施形態の恒温槽型水晶発振器(OCXO)によれば、発熱用IC20の表面に振動片2を搭載するので、発熱用IC20で発生する熱の伝導性が良く、発熱用IC20に流す電流を低減させながら振動片2を効率よく加熱することができる。

【0087】

1-2. 第2実施形態

第1実施形態の恒温槽型水晶発振器(OCXO)では、拡散層22により形成される抵抗14の抵抗値が高すぎる場合があるため、第2実施形態の恒温槽型水晶発振器(OCXO)では、拡散層と導体層で構成される抵抗率を低下させた拡散抵抗層により抵抗14を実現する。

30

【0088】

第2実施形態の恒温槽型水晶発振器(OCXO)における発熱用IC20のレイアウトパターンは図4と同様であるため、図示を省略する。図9は、第2実施形態の恒温槽型水晶発振器(OCXO)において、図4の矩形領域Aを矢印Bの方向から見た側面図である。なお、図9では、図4のMOSトランジスタ配置領域に配置されるMOSトランジスタの図示が省略されている。

【0089】

図9に示すように、本実施形態では、拡散層22の表面に導体層であるシリサイド29が形成されている。この拡散層22とシリサイド29で構成されている拡散抵抗層は、図3(A)及び図3(B)に示した抵抗14として機能する。

40

【0090】

第2実施形態におけるその他の構成は、第1実施形態と同様であるため、図示及び説明を省略する。

【0091】

このように、第2実施形態の恒温槽型水晶発振器(OCXO)によれば、拡散層22の表面に導体層であるシリサイド29を形成することで拡散抵抗層が比較的低い抵抗率を有するので、過剰な発熱量となることを抑制し、適切な発熱量とすることができる。また、

50

導体層により、拡散抵抗層の抵抗率を所望の値に調整することができ、設計の自由度をあげることができる。

【0092】

その他、第2実施形態の恒温槽型水晶発振器(OCXO)は第1実施形態の恒温槽型水晶発振器(OCXO)と同様の効果を奏する。

【0093】

1-3. 第3実施形態

第1実施形態の恒温槽型水晶発振器(OCXO)では、パッド26aとパッド26bとを結ぶ仮想直線と交わるようにスリット23aが形成され、パッド26iとパッド26hとを結ぶ仮想直線と交わるようにスリット23bが形成されているが、第3実施形態の恒温槽型水晶発振器(OCXO)では、スリット23a, 23bに代えて2つのオフ状態のMOSトランジスタを配置し、これらのMOSトランジスタを迂回するように拡散層22に電流を流す。

【0094】

第3実施形態の恒温槽型水晶発振器(OCXO)における発熱用IC20のレイアウトパターンは、スリット23a, 23bに代えて2つのMOSトランジスタが設けられている点を除き、図4と同様であるため、図示を省略する。図10は、第3実施形態の恒温槽型水晶発振器(OCXO)における図4の矩形領域Aに相当する領域の拡大図であり、図11は、矩形領域Aに相当する領域を矢印Bの方向から見た側面図である。なお、図11では、図4のMOSトランジスタ配置領域に配置されるMOSトランジスタの図示が省略されている。

【0095】

図10及び図11に示すように、本実施形態では、半導体基板21の表面には、パッド26aとパッド26bとを結ぶ仮想直線(パッド26aの重心とパッド26bの重心とを結ぶ直線)と交わるように、Poly配線40aが配置されており、このPoly配線40aをゲート、パッド26a側の拡散層22をドレイン(D)、パッド26b側の拡散層22をソース(S)とするMOSトランジスタ(トランジスタの一例)が形成されている。また、図示を省略するが、パッド26iとパッド26hとを結ぶ仮想直線(パッド26iの重心とパッド26hの重心とを結ぶ直線)と交わるように、Poly配線が配置されており、このPoly配線をゲート、パッド26i側の拡散層22をドレイン(D)、パッド26h側の拡散層22をソース(S)とするMOSトランジスタ(トランジスタの一例)が形成されている。

【0096】

この2つのMOSトランジスタのゲートは、不図示の配線パターンによりパッド26b, 26c, 26d, 26f, 26g, 26hと電気的に接続されており、接地されている。これにより、この2つのMOSトランジスタはオフしており、ゲート直下にチャネルが形成されず、ドレインからソースには電流が流れないが、2つのMOSトランジスタが形成されている領域を流れる電流は拡散層22を流れる電流よりも少ない。すなわち、この2つのMOSトランジスタが配置されている領域(第3領域の一例)は、拡散層22よりも抵抗率の高い領域であり、パッド26a, 26iから入力された電流は、この2つのMOSトランジスタが配置されている領域を迂回するようにパッド26b, 26c, 26d, 26f, 26g, 26hまで流れる。従って、第3実施形態の恒温槽型水晶発振器(OCXO)によれば、拡散層22における振動片2の搭載領域にも電流が流れることになり、振動片2を効率よく加熱することができる。なお、本実施例では、2つのMOSトランジスタのゲートが接地されている例を示したが、これに限らず、不図示の配線により2つのMOSトランジスタのゲートに信号を印加して、2つのMOSトランジスタの動作を制御(オン、オフ動作)することで、パッド26a, 26iから26b, 26c, 26d, 26f, 26g, 26hの間を流れる電流の経路を制御してもよい。

【0097】

その他、第3実施形態の恒温槽型水晶発振器(OCXO)は第1実施形態の恒温槽型水

晶発振器（OCXO）と同様の効果を奏する。

【0098】

1 - 4 . 第4実施形態

第1実施形態の恒温槽型水晶発振器（OCXO）では、発熱用IC20において絶縁層24の表面に形成されたパッド26a～26kとパッケージ10に形成された各電極とがボンディングワイヤーで接続され、パッド26lと振動片2の下面電極とが導電性部材13により接続されている。これに対して、第4実施形態の恒温槽型水晶発振器（OCXO）では、発熱用IC20において、表面保護膜27の表面に再配線層を設け、再配線層に形成されたパッドと振動片2の下面電極及びパッケージ10に形成された電極とが接続される。

10

【0099】

図12は、第4実施形態の恒温槽型水晶発振器（OCXO）における発熱用IC20のレイアウトパターンを概略的に示す図である。また、図13は、図12の矩形領域Aの拡大図であり、図14は、図12の矩形領域Aを矢印Bの方向から見た側面図である。なお、図12は、一部の層のみが図示されており、図14では、図12のMOSトランジスタ配置領域に配置されるMOSトランジスタの図示が省略されている。

【0100】

図12～図14に示すように、本実施形態では、表面保護膜27の開口部において、絶縁層24の表面に矩形状の電極26a～26lが形成され、表面保護膜27（絶縁体層の一例）の表面（開口部も含む）に再配線層が設けられ、この再配線層において、矩形状の

20

【0101】

パッド41aは、図3（A）及び図3（B）に示した電源端子VDとして機能するパッドであり、平面視で、電極26a及び電極26aに接続される複数のビア25aと重なっており、電極26aの開口部の上面と接続されている。同様に、パッド41iは、電源端子VDとして機能するパッドであり、平面視で、電極26i及び電極26iに接続される不図示の複数のビアと重なっており、電極26aの開口部の上面と接続されている。

【0102】

パッド41bは、図3（A）及び図3（B）に示した接地端子VSとして機能するパッドであり、平面視で、電極26b及び電極26bに接続される複数のビア25bと重なっており、電極26bの開口部の上面と接続されている。同様に、パッド41c、41d、41f、41g、41hは、接地端子VSとして機能するパッドであり、それぞれ、平面視で、電極26c、26d、26f、26g、26hのそれぞれ及び電極26c、26d、26f、26g、26hのそれぞれと接続される不図示の複数のビアと重なっており、それぞれ電極26c、26d、26f、26g、26hの開口部の上面と接続されている。

30

【0103】

パッド41jは、図3（A）及び図3（B）に示した出力端子TSとして機能するパッドであり、平面視で電極26jと重なっており、電極26jの上面と接続されている。

【0104】

パッド41kは、図3（A）及び図3（B）に示した入力端子Gとして機能するパッドであり、平面視で電極26kと重なっており、電極26kの上面と接続されている。

40

【0105】

パッド41lは、平面視で32個の電極26lと重なっており、32個の電極26lの上面と接続されている。このパッド41lは、平面視において、図12に破線で示した振動片2の搭載領域と重なるように形成されている。

【0106】

また、パッド41eは、平面視で電極26eと重なっており、電極26eの上面と接続されている。

【0107】

50

さらに、再配線層において、32個のパッド41lとパッド41eを接続するための配線41mが形成されている。

【0108】

再配線層に形成されるパッド41a～41l及び配線41mは、電極26a～26l（例えば、アルミニウム又はアルミニウムを主成分とする合金）よりも抵抗率が低い、例えば、銅又は銅を主成分とする合金である。また、パッド41a～41l及び配線41mは、ボンディングワイヤーとの接続性、または導電性接合部剤との接続性を良好に保つために、例えば、金、アルミニウム、またはそれらを主成分とする合金により表面が覆われていてもよい。

【0109】

第4実施形態の恒温槽型水晶発振器（OCXO）のその他の構成は第1実施形態の恒温槽型水晶発振器（OCXO）と同様であるため、図示及び説明を省略する。

【0110】

第1実施形態と同様に、本実施形態でも、半導体基板21の表面には、電極26aと電極26bとを結ぶ仮想直線（電極26aの重心と電極26bの重心とを結ぶ直線）と交わるようにスリット23aが形成されるとともに、電極26iと電極26hとを結ぶ仮想直線（電極26iの重心と電極26hの重心とを結ぶ直線）と交わるようにスリット23bが形成されている。従って、第4実施形態の恒温槽型水晶発振器（OCXO）によれば、パッド41a、41iから入力された電流は、スリット23a、23bを迂回するようにパッド41b、41c、41d、41e、41f、41g、41hまで流れる。これにより、拡散層22における振動片2の搭載領域に十分な電流が流れ、振動片2を効率よく加熱することができる。

【0111】

また、第1実施形態と同様に、本実施形態でも、図13及び図14に示すように、平面視において、電極26aの開口部の上面と複数のビア25aはパッド41aが形成される領域と重なるように形成されており、パッド41aから電極26aと複数のビア25aとで構成される電流入力電極を介して拡散層22に流れる電流は、電極26aの開口部の上面とビア25aの下面との間を流れる。同様に、電極26iと不図示の複数のビアはパッド41iが形成される領域と重なるように形成されており、パッド41iから電極26iと不図示の複数のビアとで構成される電流入力電極を介して拡散層22に流れる電流は、電極26iの開口部の上面と不図示のビアの下面との間を流れる。

【0112】

すなわち、電極26aの開口部の上面および電極26iの開口部の上面と拡散層22とをそれぞれ電氣的に接続する、Z軸と垂直な方向に伸びる配線は存在しないので、パッド41a、41iから拡散層22に流れる電流は、Z軸の+方向から-方向に最短経路で流れるようになっている。

【0113】

また、本実施形態では、図13及び図14に示すように、平面視において、電極26bの開口部の上面と複数のビア25bはパッド41bが形成される領域と重なるように形成されており、拡散層22から電極26bと複数のビア25bとで構成される電流出力電極を介してパッド41bに流れる電流は、ビア25bの下面と電極26bの開口部の上面との間を流れる。同様に、電極26c、26d、26f、26g、26hのそれぞれの開口部の上面と拡散層22とをそれぞれ電氣的に接続する不図示の複数のビアはそれぞれパッド41c、41d、41f、41g、41hが形成される領域と重なるように形成されており、拡散層22から電極26c、26d、26f、26g、26hのそれぞれの開口部の上面と不図示の複数のビアとでそれぞれ構成される各電流出力電極を介してパッド41c、41d、41f、41g、41hに流れる電流は、それぞれ、不図示のビアの下面と電極26c、26d、26f、26g、26hの開口部の上面との間を流れる。

【0114】

すなわち、電極26b、26c、26d、26f、26g、26hのそれぞれの開口部

10

20

30

40

50

の上面と拡散層 22 とをそれぞれ電氣的に接続する、Z 軸と垂直な方向に伸びる配線は存在しないので、拡散層 22 からパッド 41b, 41c, 41d, 41f, 41g, 41h に流れる電流は、Z 軸の - 方向から + 方向に最短経路で流れるようになっている。

【0115】

このように、第 4 実施形態の恒温槽型水晶発振器 (OCXO) によれば、拡散層 22 に流れる電流は、電流入力電極の表面から裏面に流れ、電流出力電極の裏面から表面に流れるため、XY 平面上のビアの総面積 (正確には、平面視でボンディングワイヤーが接続される領域と重なるビアの総面積) を電流入力電極又は電流出力電極の断面積と考えることができるので、電流入力電極および電流出力電極に流れる電流密度を小さくするとともに、電流の流れる距離を短くすることができ、十分な EM 耐量を実現することができる。

10

【0116】

なお、再配線層の配線は抵抗率が低く、かつ、厚みを大きくすることで十分な EM 耐量を得ることができるので、再配線層において、拡散層 22 に流す電流を入力又は出力するための配線を Z 軸と垂直な方向に形成してもよい。

【0117】

その他、第 4 実施形態の恒温槽型水晶発振器 (OCXO) は第 1 実施形態の恒温槽型水晶発振器 (OCXO) と同様の効果を奏する。

【0118】

1 - 5 . 第 5 実施形態

第 1 実施形態の恒温槽型水晶発振器 (OCXO) では、振動片 2 の下面電極と発熱用 IC 30 の端子とを電氣的に接続するために、振動片 2 を発熱用 IC 20 のパッド 261 に接着固定し、発熱用 IC 20 のパッド 26e をパッケージ 10 の電極とワイヤーボンディングしているが、第 5 実施形態の恒温槽型水晶発振器 (OCXO) では、振動片 2 は下面電極を有さない構成 (2 つの上面電極を有する構成) とし、振動片 2 の 2 つの上面電極とパッケージ 10 の 2 つの電極をワイヤーボンディングする。従って、第 5 実施形態では、発熱用 IC 20 は、振動片 2 とパッケージ 10 の電極とを電氣的に接続させるためのパッドが不要となる。

20

【0119】

図 15 は、第 5 実施形態の恒温槽型水晶発振器 (OCXO) における発熱用 IC 20 のレイアウトパターンを概略的に示す図である。なお、図 15 は、一部の層のみが図示されている。図 15 に示すように、第 5 実施形態における発熱用 IC 20 では、図 4 に示した第 1 実施形態の発熱用 IC 20 と比較して、パッド 26e 及び複数のパッド 261 が存在せず、振動片 2 の搭載領域は絶縁体の表面保護膜で覆われている。この表面保護膜は、熱伝導性が高いことが望ましい。

30

【0120】

そして、本実施形態では、発熱用 IC 20 の振動片 2 の搭載領域に形成されている表面保護膜の上面に接着部材を介して振動片 2 が接着固定される。あるいは、振動片 2 と発熱用 IC 20 との間に導熱体を介在させてもよい。

【0121】

第 5 実施形態の恒温槽型水晶発振器 (OCXO) のその他の構成は第 1 実施形態の恒温槽型水晶発振器 (OCXO) と同様であるため、図示及び説明を省略する。

40

【0122】

第 5 実施形態の恒温槽型水晶発振器 (OCXO) によれば、振動片 2 と発熱用 IC 20 とが電極を介して接続されなくても、第 1 実施形態と同様に、発熱用 IC 20 により振動片 2 を効率良く加熱することができる。

【0123】

その他、第 5 実施形態の恒温槽型水晶発振器 (OCXO) は第 1 実施形態の恒温槽型水晶発振器 (OCXO) と同様の効果を奏する。

【0124】

2 . 電子機器

50

図１６は、本実施形態の電子機器の機能ブロック図である。本実施形態の電子機器３００は、振動デバイス３１０、ＣＰＵ（Central Processing Unit）３２０、操作部３３０、ＲＯＭ（Read Only Memory）３４０、ＲＡＭ（Random Access Memory）３５０、通信部３６０、表示部３７０を含んで構成されている。なお、本実施形態の電子機器は、図１６の構成要素（各部）の一部を省略又は変更し、あるいは、他の構成要素を付加した構成としてもよい。

【０１２５】

振動デバイス３１０は、振動片３１２と発熱体３１４を備え、発熱体３１４で加熱された振動片３１２の発振に基づく発振信号を発生させる。この発振信号はＣＰＵ３２０に出力される。

10

【０１２６】

ＣＰＵ３２０は、ＲＯＭ３４０等に記憶されているプログラムに従い、振動デバイス３１０から入力される発振信号に基づき各種の計算処理や制御処理を行う。その他、ＣＰＵ３２０は、操作部３３０からの操作信号に応じた各種の処理、外部装置とデータ通信を行うために通信部３６０を制御する処理、表示部３７０に各種の情報を表示させるための表示信号を送信する処理等を行う。

【０１２７】

操作部３３０は、操作キーやボタンスイッチ等により構成される入力装置であり、ユーザーによる操作に応じた操作信号をＣＰＵ３２０に出力する。

【０１２８】

20

ＲＯＭ３４０は、ＣＰＵ３２０が各種の計算処理や制御処理を行うためのプログラムやデータ等を記憶している。

【０１２９】

ＲＡＭ３５０は、ＣＰＵ３２０の作業領域として用いられ、ＲＯＭ３４０から読み出されたプログラムやデータ、操作部３３０から入力されたデータ、ＣＰＵ３２０が各種プログラムに従って実行した演算結果等を一時的に記憶する。

【０１３０】

通信部３６０は、ＣＰＵ３２０と外部装置との間のデータ通信を成立させるための各種制御を行う。

【０１３１】

30

表示部３７０は、ＬＣＤ（Liquid Crystal Display）等により構成される表示装置であり、ＣＰＵ３２０から入力される表示信号に基づいて各種の情報を表示する。表示部３７０には操作部３３０として機能するタッチパネルが設けられていてもよい。

【０１３２】

発熱体３１４として例えば上述した各実施形態の発熱用ＩＣ２０を適用し、あるいは、振動デバイス３１０として例えば上述した各実施形態の恒温槽型水晶発振器（ＯＣＸＯ）１を適用することにより、消費電力を低減させ、信頼性の高い電子機器を実現することができる。

【０１３３】

このような電子機器３００としては種々の電子機器が考えられ、例えば、パーソナルコンピュータ（例えば、モバイル型パーソナルコンピュータ、ラップトップ型パーソナルコンピュータ、タブレット型パーソナルコンピュータ）、スマートフォンや携帯電話機などの移動体端末、ディジタルスチールカメラ、インクジェット式吐出装置（例えば、インクジェットプリンター）、ルーターやスイッチなどのストレージエリアネットワーク機器、ローカルエリアネットワーク機器、移動体端末基地局用機器、テレビ、ビデオカメラ、ビデオレコーダー、カーナビゲーション装置、リアルタイムクロック装置、ページャー、電子手帳（通信機能付も含む）、電子辞書、電卓、電子ゲーム機器、ゲーム用コントローラー、ワードプロセッサ、ワークステーション、テレビ電話、防犯用テレビモニター、電子双眼鏡、ＰＯＳ端末、医療機器（例えば電子体温計、血圧計、血糖計、心電図計測装置、超音波診断装置、電子内視鏡）、魚群探知機、各種測定機器、計器類（例えば

40

50

、車両、航空機、船舶の計器類)、フライトシュミレーター、ヘッドマウントディスプレイ、モーショントレース、モーショントラッキング、モーションコントローラー、PDR(歩行者位置方位計測)等が挙げられる。

【0134】

3. 移動体

図17は、本実施形態の移動体の一例を示す図(上面図)である。図17に示す移動体400は、振動デバイス410、エンジンシステム、ブレーキシステム、キーレスエントリーシステム等の各種の制御を行うコントローラー420, 430, 440、バッテリー450、バックアップ用バッテリー460を含んで構成されている。なお、本実施形態の移動体は、図17の構成要素(各部)の一部を省略し、あるいは、他の構成要素を付加した構成としてもよい。

10

【0135】

振動デバイス410は、不図示の振動片と発熱体とを備えており、発熱体で加熱された振動片の発振に基づく発振信号を発生させる。この発振信号は振動デバイス410からコントローラー420, 430, 440に出力される。

【0136】

バッテリー450は、振動デバイス410及びコントローラー420, 430, 440に電力を供給する。バックアップ用バッテリー460は、バッテリー450の出力電圧が閾値よりも低下した時、振動デバイス410及びコントローラー420, 430, 440に電力を供給する。

20

【0137】

振動デバイス410が備える発熱体として例えば上述した各実施形態の発熱用IC20を適用し、あるいは、振動デバイス410として例えば上述した各実施形態の恒温槽型水晶発振器(OCXO)1を適用することにより、消費電力を低減させ、信頼性の高い移動体を実現することができる。

【0138】

このような移動体400としては種々の移動体が考えられ、例えば、自動車(電気自動車も含む)、ジェット機やヘリコプター等の航空機、船舶、ロケット、人工衛星等が挙げられる。

【0139】

本発明は本実施形態に限定されず、本発明の要旨の範囲内で種々の変形実施が可能である。

30

【0140】

例えば、上記各実施形態では、発熱用IC20において、電源端子VD及び接地端子VSとして機能するパッド(あるいは電極)26a, 26b, 26c, 26d, 26f, 26g, 26h, 26iが振動片2の搭載領域から遠い同一辺領域に配置されているが、これに限られない。例えば、図18に示すように、電源端子VDとして機能するパッド(あるいは電極)26n, 26を同一辺領域Yに配置し、接地端子VSとして機能するパッド(あるいは電極)26p, 26qを同一辺領域Yと直交する同一辺領域Zに配置し、スリット23等の高抵抗領域を設けることで、パッド(あるいは電極)26n, 26から拡散層22を介してパッド(あるいは電極)26p, 26qまで流れる電流がスリット23を迂回するようにしてもよい。この場合、パッド(あるいは電極)26n, 26, 26p, 26qの周辺は半導体基板21の表面において相対的に温度が低い領域となり、パッド(あるいは電極)26n, 26, 26p, 26qから最も遠い角に近い領域は相対的に温度が高い領域となる。従って、この相対的に温度が高い領域を振動片2の搭載領域とすることで振動片2を効率よく加熱することができる。

40

【0141】

例えば、上記各実施形態では、電源端子VDとして機能するパッド(あるいは電極)26aあるいは26iと接地端子VSとして機能するパッド(あるいは電極)26bあるいは26hとの間に抵抗率の高い領域としてスリット23aあるいは23b若しくはMOS

50

トランジスターを配置することで、抵抗率の高い領域を迂回するように拡散抵抗層に電流を流しているが、スリットやMOSトランジスターに代えて、半導体基板21の表面に溝を形成することで抵抗率の高い領域を実現してもよい。

【0142】

上述した実施形態および変形例は一例であって、これらに限定されるわけではない。例えば、各実施形態および各変形例を適宜組み合わせることも可能である。

【0143】

本発明は、実施の形態で説明した構成と実質的に同一の構成（例えば、機能、方法及び結果が同一の構成、あるいは目的及び効果が同一の構成）を含む。また、本発明は、実施の形態で説明した構成の本質的でない部分を置き換えた構成を含む。また、本発明は、実施の形態で説明した構成と同一の作用効果を奏する構成又は同一の目的を達成することができる構成を含む。また、本発明は、実施の形態で説明した構成に公知技術を付加した構成を含む。

【符号の説明】

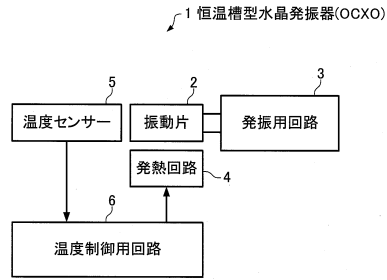
【0144】

1 恒温槽型水晶発振器（OCXO）、2 振動片、3 発振用回路、4 発熱回路、5 温度センサー、6 温度制御用回路、10 パッケージ、11 リッド、12 ボンディングワイヤー、13 導電性部材、14 抵抗、15 MOSトランジスター、16 ダイオード、17 バイポーラトランジスター、20 発熱用IC、21 半導体基板、22 拡散層、23、23a、23b スリット、24 絶縁層、25a、25b ビア、26a～26l、26n～26q パッド（電極）、27 表面保護膜、28 Poly配線、29 シリサイド、30 発振用IC、40a Poly配線、41a～41l パッド、41m 配線、300 電子機器、310 振動デバイス、312 振動片、314 発熱体、320 CPU、330 操作部、340 ROM、350 RAM、360 通信部、370 表示部、400 移動体、410 振動デバイス、420、430、440 コントローラー、450 バッテリー、460 バックアップ用バッテリー

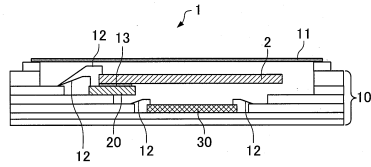
10

20

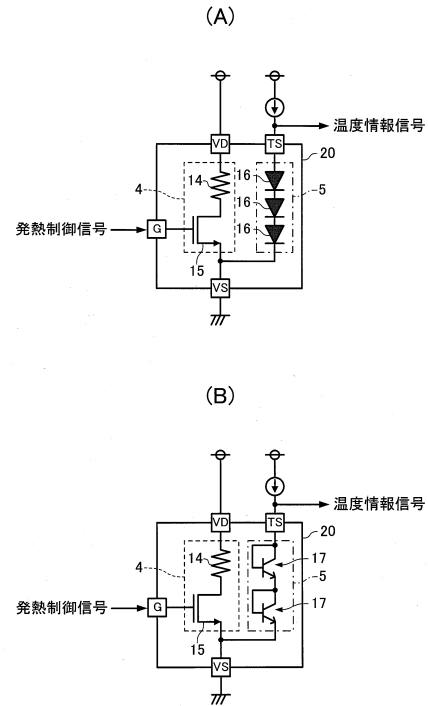
【図 1】



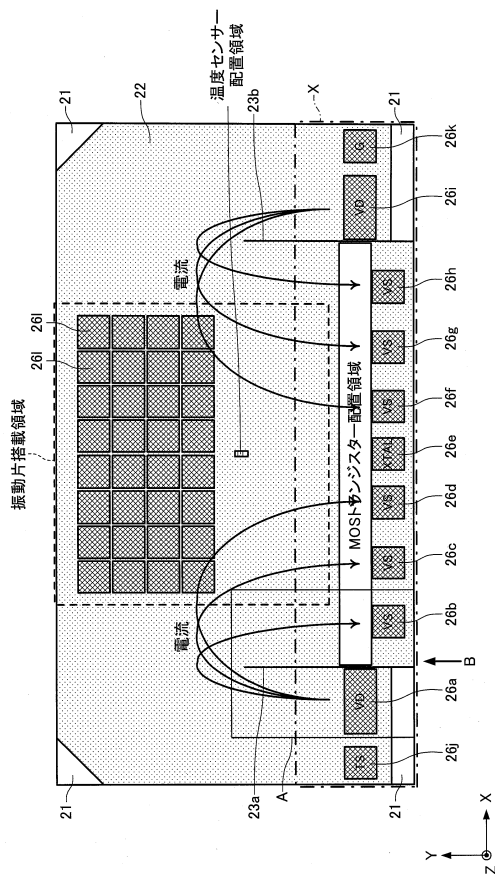
【図 2】



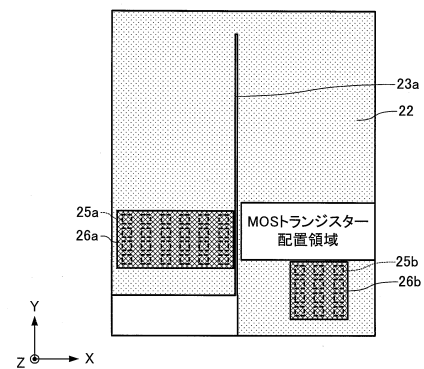
【図 3】



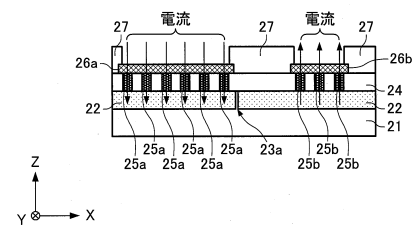
【図 4】



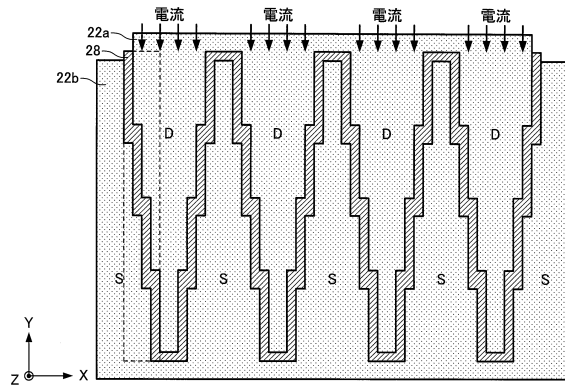
【図 5】



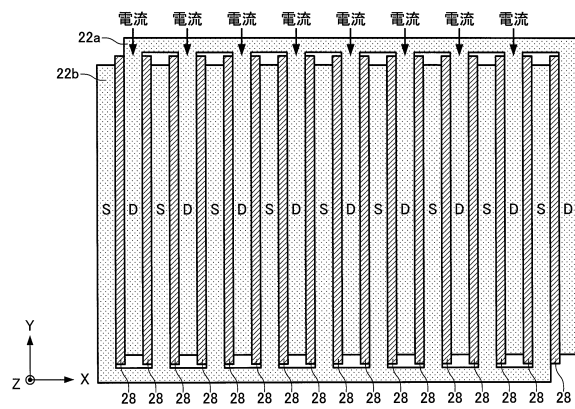
【図 6】



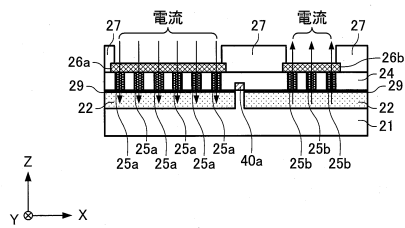
【図 7】



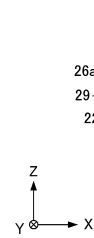
【図 8】



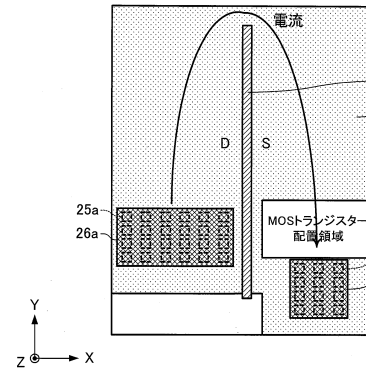
【図 11】



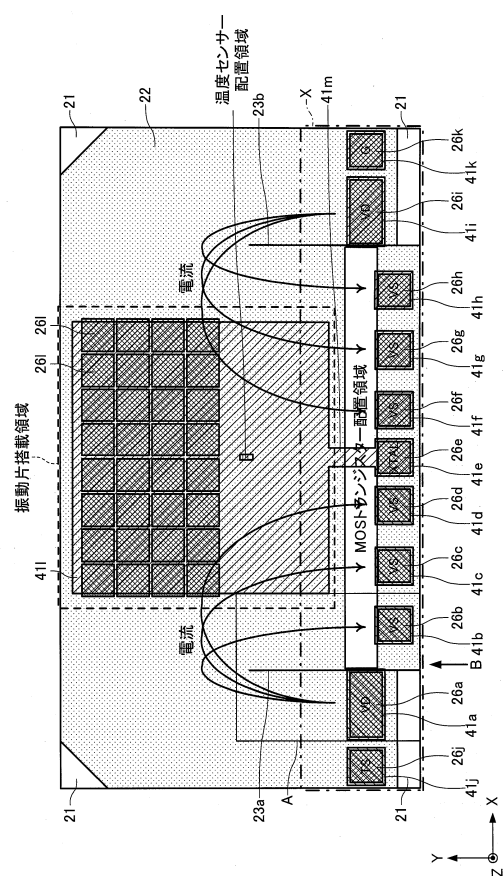
【図 9】



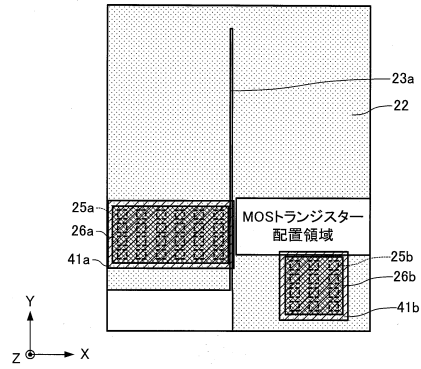
【図 10】



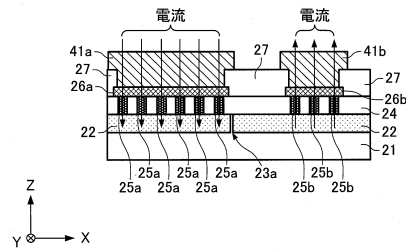
【図 12】



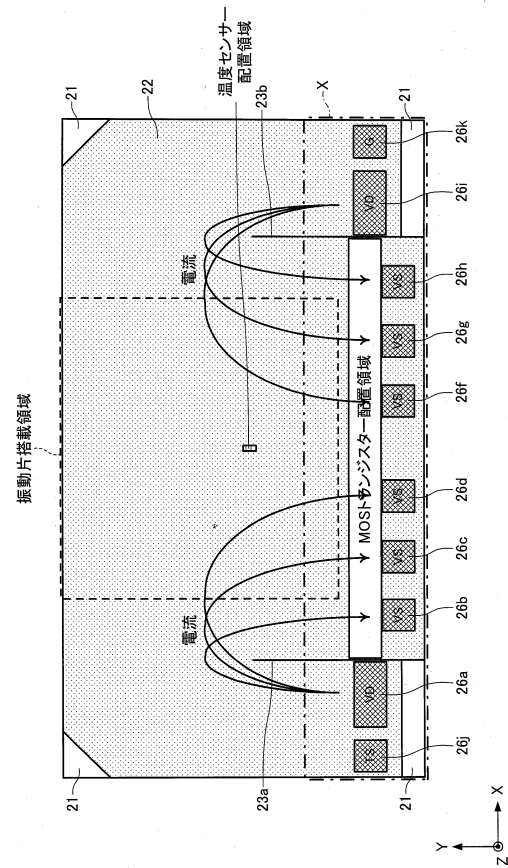
【図13】



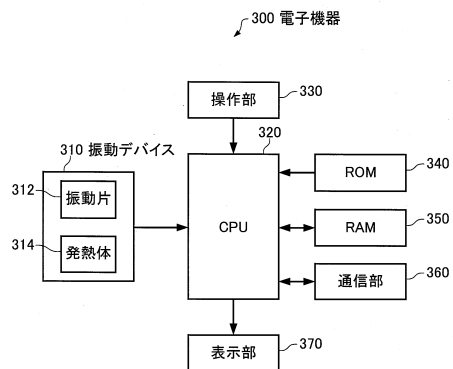
【図14】



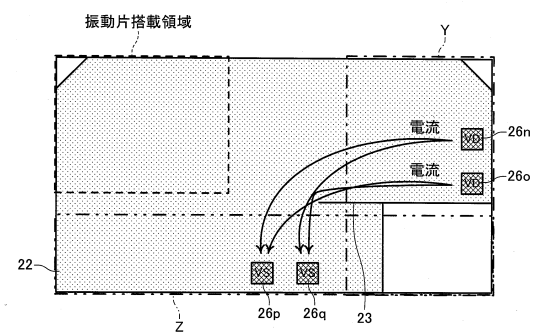
【図15】



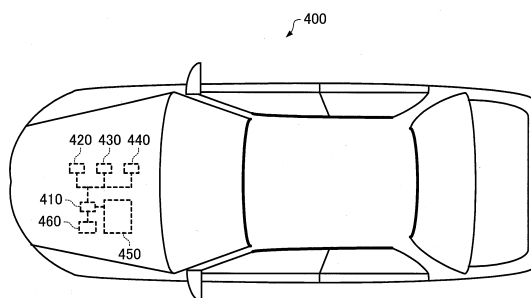
【図16】



【図18】



【図17】



 フロントページの続き

(51)Int.Cl.			F I		
<i>H 0 1 L</i>	<i>23/522</i>	<i>(2006.01)</i>	<i>H 0 5 B</i>	3/10	A
<i>H 0 3 B</i>	<i>5/32</i>	<i>(2006.01)</i>			
<i>H 0 5 B</i>	<i>3/10</i>	<i>(2006.01)</i>			

(56)参考文献 特開平 0 9 - 1 9 6 6 8 2 (J P , A)
 特開平 0 5 - 3 0 7 0 4 5 (J P , A)
 特開 2 0 0 6 - 1 5 3 5 1 1 (J P , A)
 特開昭 6 2 - 1 5 6 8 5 0 (J P , A)
 特開 2 0 1 0 - 1 5 7 6 8 3 (J P , A)
 特開 2 0 0 3 - 1 3 3 3 1 5 (J P , A)
 特開 2 0 0 8 - 0 2 1 9 6 2 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)

H 0 1 L	2 1 / 8 2 2
H 0 1 L	2 1 / 3 2 0 5
H 0 1 L	2 1 / 7 6 8
H 0 1 L	2 3 / 5 2 2
H 0 1 L	2 3 / 5 3 2
H 0 1 L	2 7 / 0 4
H 0 3 B	5 / 3 2
H 0 5 B	3 / 1 0