

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-10771

(P2010-10771A)

(43) 公開日 平成22年1月14日(2010.1.14)

(51) Int.Cl.
H04B 3/54 (2006.01)F1
H04B 3/54テーマコード (参考)
5K046

審査請求 未請求 請求項の数 4 O L (全 19 頁)

(21) 出願番号 特願2008-164570 (P2008-164570)
(22) 出願日 平成20年6月24日 (2008.6.24)(71) 出願人 000161806
京楽産業、株式会社
愛知県名古屋市中区錦三丁目24番4号
(74) 代理人 100124316
弁理士 塩田 康弘
(72) 発明者 渡辺 直幸
愛知県名古屋市中区錦三丁目24番4号
京楽産業、株式会社内
(72) 発明者 加来 尚
東京都中央区京橋二丁目14番1号 株式
会社ネットインデックス・イー・エス内
(72) 発明者 置田 良二
東京都中央区京橋二丁目14番1号 株式
会社ネットインデックス・イー・エス内

最終頁に続く

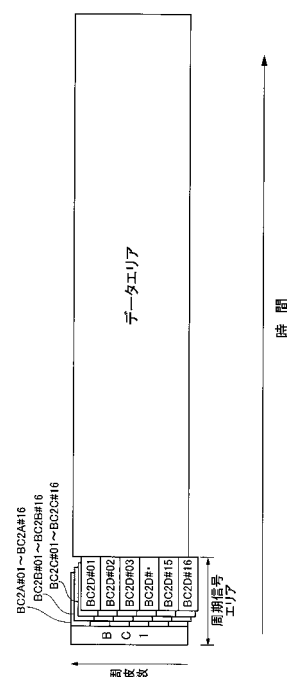
(54) 【発明の名称】 データ通信システム及びデータ通信方法

(57) 【要約】

【課題】親機、複数台の中継機、複数台の子機を備えた通信システムの子機の台数が多数であり、各中継機が同時に送信しても、信号が衝突せず、必要最小限の識別利得を確保して情報を多重伝送できるようにする。

【解決手段】開示されるデータ通信システムは、親機と中継機との間で同期を取るためのビーコン信号BC1と、中継機と各子機との間で同期を取るためのビーコン信号BC2とを発生する同期信号発生手段を有している。同期信号発生手段は、中継機の台数分のビーコン信号BC2を、4分割の符号分割多重するとともに、符号ごとに16分割の周波数分割多重で発生する。最終的なビーコン信号BC2の送信コードは、前記下位のM系列符号に前記上位のM系列符号を二重に多重することにより生成され、多重分離処理を行う際に、二重のPNフィルタ構成を用いて検出される。

【選択図】 図2



【特許請求の範囲】**【請求項 1】**

親機と、中継機と、前記中継機に属する複数台の子機との間でデータ通信を行うデータ通信システムであって、

前記親機と前記中継機との間で同期を取るための第 1 の同期信号と、前記中継機と当該中継機に属する各子機との間で同期を取るための多重化された第 2 の同期信号とを発生する同期信号発生手段と、

前記第 2 の同期信号の分離を行う多重分離処理手段とを有し、

前記同期信号発生手段は、

前記中継機の台数分の前記第 2 の同期信号を、異なる複数種類の M 系列符号で符号分割多重するとともに、前記 M 系列符号ごとに周波数分割多重で発生し、前記 M 系列符号ごとに送信パターンを多重して前記第 2 の同期信号の送信コードを生成し、

前記多重分離処理手段は、

送信側の前記複数種類の M 系列符号の内、選択する M 系列符号と同じ係数をフィルタ係数とした第 1 及び第 2 の相関フィルタを用いて前記第 2 の同期信号を検出し、

前記第 2 の同期信号以外の前記データは、異なるユーザデータを周波数分割多重することなく伝送する

ことを特徴とするデータ通信システム。

【請求項 2】

前記同期信号発生手段は、前記 M 系列符号ごとに送信パターンを上位と下位の 2 段に分け、前記下位の前記 M 系列符号の反転パターン又は非反転パターンに前記上位の M 系列符号を多重して前記第 2 の同期信号の送信コードを生成することを特徴とする請求項 1 に記載のデータ通信システム。

【請求項 3】

親機と、中継機と、前記中継機に属する複数台の子機との間でデータ通信を行うデータ通信方法であって、

前記親機と前記中継機との間で同期を取るための第 1 の同期信号を発生するとともに、

前記中継機と当該中継機に属する各子機との間で同期を取るための前記中継機の台数分の第 2 の同期信号を、異なる複数種類の M 系列符号で符号分割多重するとともに、前記 M 系列符号ごとに周波数分割多重で発生し、

前記 M 系列符号ごとに送信パターンを多重して前記第 2 の同期信号の送信コードを生成し、

前記第 2 の同期信号の分離を行う際に、送信側の前記複数種類の M 系列符号の内、対応する M 系列符号と同じ係数をフィルタ係数とした第 1 及び第 2 の相関フィルタを用いて前記第 2 の同期信号を検出し、

前記第 2 の同期信号以外の前記データは、異なるユーザデータを周波数分割多重することなく伝送する

ことを特徴とするデータ通信方法。

【請求項 4】

前記 M 系列符号ごとに送信パターンを上位と下位の 2 段に分け、前記下位の前記 M 系列符号の反転パターン又は非反転パターンに前記上位の M 系列符号を多重して前記第 2 の同期信号の送信コードを生成することを特徴とする請求項 3 に記載のデータ通信方法。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、

親機と、中継機と、中継機に属する複数台の子機との間でデータ通信を行うデータ通信システム及びデータ通信方法に関し、特に、電力線を介して情報通信を行う電力線通信（PLC：Power Line Communication）システムに用いて最適なデータ通信システム及びデータ通信方法に関する。

10

20

30

40

50

【背景技術】

【0002】

パチンコ店等の遊技店（ホール）では当然遊技者ごとにパチンコ遊技機等の遊技機が設けられ、学校では児童、生徒又は学生及び教職員ごとにパーソナルコンピュータ（パソコン）が設けられていることが多い。さらに、最近の病院には、医師や看護婦ごとにパソコンが設けられているだけでなく、病棟のベッドごとに情報端末が設けられているものがある。

【0003】

遊技機、パソコン、情報端末等（以下総称するときは、「端末」という。）とサーバや管理装置等は、通常、専用の通信ケーブルを介して接続されるが、既存の施設に通信ケーブルを敷設するのでは、経費も時間もかかってしまう。そこで、最近では、施設に当初より設置され、端末に電力を供給する電力線を介して情報通信を行うPLCシステムが以下に示すように提案されている。

10

【0004】

すなわち、従来、電力線ネットワークを介してデータをポイント・ツー・マルチポイントデジタル伝送する多重アクセス及び多重伝送方法がある。この方法では、アップストリームチャンネル及びダウストリームチャンネルにより、電力線ネットワーク上で双方向通信する複数のユーザ装置と1つのヘッドエンド装置とが設けられている。アップストリームチャンネルでは、データは複数のユーザ装置からヘッドエンド装置に伝送され、ダウストリームチャンネルでは、データはヘッドエンド装置から複数のユーザ装置に伝送される。

20

【0005】

各ユーザ装置及び各ヘッドエンド装置は、複数のユーザ装置が送信可能な情報量を最大化し、かつ、複数のユーザ装置における遅延時間を最小化するための媒体アクセスコントローラ（MAC）を含んでいる。電力線ネットワークは、周波数分割多重及び時分割多重の少なくとも一方によりアップストリームチャンネル及びダウストリームチャンネルに分割される。

【0006】

また、この方法では、OFDMA（直交周波数分割多重アクセス）、TDMA（時分割多重アクセス）及びCDMA（符号分割多重アクセス）のうちの少なくとも1つのアクセス方法を用いて、アップストリームチャンネルにおける複数のユーザ装置による同時アクセスが可能である。

30

【0007】

さらに、この方法では、搬送波ごとのビット数増大又はS/N向上により、OFDMシステムにおける各搬送波の伝送容量を増大させ、アップストリームチャンネル及びダウストリームチャンネルの両方において伝送容量を最大化するように、各搬送波を、その時点で送信する情報を有する1つ又は複数のユーザ装置に対して動的に割り当てる基準をサポートしている。

【0008】

また、この方法では、情報のタイプと送信を要求するユーザ装置とに依存してサービス品質（QoS）を調整することをサポートしている。サービス品質は、異なる瞬間における周波数応答と、複数のユーザ装置及びヘッドエンド装置の間の異なる距離とに従って適応化可能である。

40

【0009】

さらに、この方法では、システムの全帯域幅にわたって、複数のユーザ装置及びヘッドエンド装置によって観測されるS/Nを常に計算しかつモニタリングすることにより、個々の通信要求の間で、利用可能な帯域幅をヘッドエンド装置により動的に割り当てることをサポートしている。これにより、OFDMシステムにおけるすべての搬送波は、各瞬間における各ユーザ装置の送信の必要性和、当該ユーザ装置に対して確立されたサービス品質（QoS）パラメータと、システムの全容量を最大化する基準と、送信遅延時間を最小

50

化する基準とに従って分配される。

【 0 0 1 0 】

分配される伝送リソースは、OFDMAが使用される場合には1つのシンボルに係る複数の搬送波において、TDMAが使用される場合には時間的にシンボル間において、CDMAが使用される場合には複数の符号において、複数のユーザ装置間で再分配され、常に変化する電力線の品質パラメータを常にモニタリングすることにより再分配を最適化している（例えば、特許文献1参照。）。

【 0 0 1 1 】

【特許文献1】特表2004-531944号公報

【発明の開示】

【発明が解決しようとする課題】

【 0 0 1 2 】

ところで、前述したホール、学校、病院等の施設が大規模になるに従って、端末の台数も当然増大する。ホールでは、例えば、最大で2400台の遊技機が設置されることがある。ホールでは、複数台の遊技機をひとまとまりとして「島」と呼び、この「島」を複数個設けることにより全体のシステムを構築しており、大規模なホールでは最大63個の「島」が設けられていることが想定される。したがって、最大で2400台の端末が接続されるシステムを構築するには、63個の「島」入口それぞれに63個の中継機を設置するとともに、各中継機に最大で64台の子機をそれぞれ設置する必要がある。

【 0 0 1 3 】

このため、63台の中継機が同時に信号を送信した場合、信号の衝突を回避するために、63分割で信号を多重伝送する必要がある。信号の分割手法として、時間効率や符号効率の観点から周波数分割だけを採用した場合、63分割とする必要がある。市販されている屋内高速PLCモデムでは、最大64台同時利用が可能であり、リピータ機能を用いることにより、最大1024台にまで拡張できると宣伝されているものがある。例えば、<http://www.hitachijoho.com/solution/network/plc.html>を参照されたい。

ところが、PLCシステムでは、特定の周波数の伝送を保証できないため、安定した同期確立を行うためには、分割数ある程度、制限する必要がある。実際の分割数は、発明者らの過去の経験から最大でも16～32分割以下に抑えた方が得策と考えられる。

【 0 0 1 4 】

一方、信号の分割手法として、符号分割を採用した場合には、各信号、特に、同期信号を識別するための必要最小限の識別利得を確保するためには、符号長が長くなり、オーバーヘッド（信号処理に直接関係しない時間）が増大し、MAC効率（対物理レイヤー利用効率）が低下してしまう。何故なら、1台の親機、複数台の中継機、中継機ごとの複数台の子機で構成した場合、各中継機は、親機から送信される同期信号（第1同期信号）を受信しているが、隣接する中継機は当該中継機に属する各子機に第1同期信号とは異なる同期信号（第2同期信号）を出力しているため、第1同期信号を識別できない必要がある。一方、子機は、親機から送信される第1同期信号や複数台の中継機から送信される複数の第2同期信号を受信する場合があるので、自機宛の第2同期信号を識別できない場合には、自機が属しない中継機から送信される第2同期信号に同期してしまうおそれがあるからである。

【 0 0 1 5 】

また、前述した多重アクセス及び多重伝送方法では、周波数と時間軸が分割され、多重化されているため、受信ダイナミックレンジが大きく確保できないという問題があった。以下、その理由を説明する。周波数分割多重でデータ通信した場合、例えば、子機を中心にと考えると、近接した子機から送信された信号のレベルは大きい一方、遠く離れた中継機から送信された信号のレベルは小さい。これらの信号は、電力線で多重化された後、当該子機で受信される。当該子機の受信側のA/D変換器は、例えば、分解能が12ビットである場合、S/Nが最大で74dB程度に制限されている。受信信号を飽和させないで取り込む必要があるため、A/D変換器前段のアンプのゲインは低く抑えられる。この結果

10

20

30

40

50

、小さな受信信号は益々ノイズに埋もれてしまうからである。

【 0 0 1 6 】

本発明は、前述した事情に鑑みてなされたものであり、前述のような問題を解決することを課題の一例とするものであり、これらの課題を解決することができるデータ通信システム及びデータ通信方法を提供することを目的とする。

【課題を解決するための手段】

【 0 0 1 7 】

前述した課題を解決するために、請求項 1 記載の発明に係るデータ通信システムは、親機と、中継機と、前記中継機に属する複数台の子機との間でデータ通信を行うデータ通信システムであって、前記親機と前記中継機との間で同期を取るための第 1 の同期信号と、前記中継機と当該中継機に属する各子機との間で同期を取るための多重化された第 2 の同期信号とを発生する同期信号発生手段と、前記第 2 の同期信号の分離を行う多重分離処理手段とを有し、前記同期信号発生手段は、前記中継機の台数分の前記第 2 の同期信号を、異なる複数種類の M 系列符号で符号分割多重するとともに、前記 M 系列符号ごとに周波数分割多重で発生し、前記 M 系列符号ごとに送信パターンを多重して前記第 2 の同期信号の送信コードを生成し、前記多重分離処理手段は、送信側の前記複数種類の M 系列符号の内、選択する M 系列符号と同じ係数をフィルタ係数とした第 1 及び第 2 の相関フィルタを用いて前記第 2 の同期信号を検出し、前記第 2 の同期信号以外の前記データは、異なるユーザデータを周波数分割多重することなく伝送することの特徴とする。

10

また、請求項 2 に記載の発明は、請求項 1 に記載のデータ通信システムに係り、前記同期信号発生手段は、前記 M 系列符号ごとに送信パターンを上位と下位の 2 段に分け、前記下位の前記 M 系列符号の反転パターン又は非反転パターンに前記上位の M 系列符号を多重して前記第 2 の同期信号の送信コードを生成することの特徴とする。

20

また、請求項 3 に記載の発明に係るデータ通信方法は、親機と、中継機と、前記中継機に属する複数台の子機との間でデータ通信を行うデータ通信方法であって、前記親機と前記中継機との間で同期を取るための第 1 の同期信号を発生するとともに、前記中継機と当該中継機に属する各子機との間で同期を取るための前記中継機の台数分の第 2 の同期信号を、異なる複数種類の M 系列符号で符号分割多重するとともに、前記 M 系列符号ごとに周波数分割多重で発生し、前記 M 系列符号ごとに送信パターンを多重して前記第 2 の同期信号の送信コードを生成し、前記第 2 の同期信号の分離を行う際に、送信側の前記複数種類の M 系列符号の内、対応する M 系列符号と同じ係数をフィルタ係数とした第 1 及び第 2 の相関フィルタを用いて前記第 2 の同期信号を検出し、前記第 2 の同期信号以外の前記データは、異なるユーザデータを周波数分割多重することなく伝送することの特徴とする。

30

また、請求項 4 に記載の発明は、請求項 3 に記載のデータ通信方法に係り、前記 M 系列符号ごとに送信パターンを上位と下位の 2 段に分け、前記下位の前記 M 系列符号の反転パターン又は非反転パターンに前記上位の M 系列符号を多重して前記第 2 の同期信号の送信コードを生成することの特徴とする。

【発明の効果】

【 0 0 1 8 】

本発明によれば、親機と、複数台の中継機と、各前記中継機に属する複数台の子機を備えたデータ通信システムを構成する子機の台数が例えば、2400 台程度と多数であって、複数台の中継機が同時に信号を送信した場合でも、信号が衝突することなく、また同期信号を識別するための必要最小限の識別利得を確保して、データ通信することができる。

40

また、本発明によれば、第 2 の同期信号以外のデータは、異なるユーザデータを周波数分割多重することなく伝送しているので、受信ダイナミックレンジを大きく確保することができる。

また、本発明によれば、M 系列符号ごとに送信パターンを多重して第 2 の同期信号の送信コードを生成し、多重分離処理手段が送信側の複数種類の M 系列符号の内、選択する M 系列符号と同じ係数をフィルタ係数とした第 1 及び第 2 の相関フィルタを用いて第 2 の同期信号を検出するので、必要最小限の識別利得を確保することができる。

50

【発明を実施するための最良の形態】

【0019】

以下、図面を参照して本発明を実施するための最良の形態について説明する。

図1は、本発明の実施の形態に係るデータ通信システムを適用したPLCシステムの概略構成を示すブロック図である。本実施の形態に係るPLCシステムは、最大で2400台の遊技機（端末）1が設置されるホールに適用されるものである。各端末1には、それぞれPLCモデム（図示略）を有する子機2がそれぞれ接続されている。ここで端末1は、例えば、プリペイドカードに対応したパチンコ遊技機（CR機）、回胴式遊技機（パチスロ）であり、子機2は、例えば、パチンコ遊技機の横に配置され、パチンコ遊技機と接続する玉貸用のカードリーダーユニット（CRユニット）、パチンコ遊技機や回胴式遊技機 10
の上方に配置され、パチンコ遊技機や回胴式遊技機と接続して当たりの回数等の遊技上のデータを表示するデータ表示機のことである。

各端末1は、最大で64台がひとまとまりとなって島3を構成しており、各島3には、PLCモデム（図示略）を有する1台の中継機4が設けられている。島3は最大で63個設けられるため、中継機4は、最大で63台が必要となる。

【0020】

各中継機4は、AC100Vの電力を供給するための電源ケーブル5を介して例えば、32分岐回路6及び分岐アダプタ（分岐ADP）7に接続されている。32分岐回路6は、後述するフロア入口分電盤31から供給されるAC100V単相2線又はAC100V単相3線の電圧を最大で32分岐して、電源ケーブル5及び8を介して、それぞれ中継機 20
4、分岐ADP7及び変圧器9に供給する。分岐ADP7は、中継機4から電源ケーブル5を介して供給される信号を分岐して通信線10を介して各子機2に供給するとともに、各子機2から通信線10を介して供給される信号をまとめて電源ケーブル5を介して中継機4に供給する。変圧器9は、AC100Vの電圧をAC24Vに変換して、電源ケーブル11を介して各端末1に供給する。

【0021】

一方、当該ホールが入っている建物の、例えば、屋上には、受電設備（図示略）が設けられている。この受電設備には、受電設備内分電盤21が設けられている。受電設備内分電盤21は、変圧器22と例えば、6分岐回路23とを有している。変圧器22は、外部から供給されるAC6.6kVの電圧をAC100Vの電圧に変換して電源ケーブル24 30
を介して6分岐回路23に供給する。6分岐回路23は、変圧器22から供給されるAC100Vの電圧を最大で6分岐して、電源ケーブル25を介してフロア入口分電盤31に供給する。

【0022】

フロア入口分電盤31は、1個の例えば、32分岐回路32と、複数個の例えば、32分岐回路33と、親機34₁及び34₂と、分岐アダプタ（分岐ADP）35とを有している。1個の32分岐回路32と、複数個の32分岐回路33とは、それぞれ独立した電源ケーブル25を介して前述した6分岐回路23からAC100Vの電力が供給されている。32分岐回路32は、電源ケーブル26を介して親機34₁にAC100Vの電力を供給している。この電源ケーブル26は、電源ケーブル42と接続されている。電源ケー 40
ブル42は、ホール内監視室41の壁コンセント43と接続されている。

【0023】

親機34₁は、PLCモデム61（図6参照）を有しており、ホール内監視室41から電源ケーブル42及び26を介して供給される信号及び親機34₂から信号線37₁を介して供給される信号に基づいて、各種信号処理を行う。一方、親機34₂もPLCモデム61（図示略）を有しており、親機34₁から信号線37₁を介して供給される信号及び分岐ADP35から通信線37₂を介して供給される信号に基づいて、各種信号処理を行う。また、親機34₂は、生成した信号を通信線37₂を介して分岐ADP35に供給する。分岐ADP35は、親機34₂から通信線37₂を介して供給される信号を分岐して電源ケーブル38を介して各32分岐回路33に供給するとともに、各32分岐回路33 50

から電源ケーブル 3 8 を介して供給される信号をまとめて通信線 3 7₂ を介して親機 3 4₂ に供給する。

【 0 0 2 4 】

ホール内監視室 4 1 には、サーバ 4 4 と、ホール内 LAN 4 5 と、子機 4 6 と概略設置されている。子機 4 6 は、P L C モデム（図示略）を有しており、電源ケーブル 4 7 及び差し込みプラグ 4 8 を介して壁コンセント 4 3 に接続されているとともに、通信線 4 9 を介してホール内 LAN 4 5 に接続されている。サーバ 4 4 は、通信線 5 0 を介してホール内 LAN 4 5 と接続されている。ホール内 LAN 4 5 は、通信線 5 1、WAN 5 2 及び通信線 5 3 を介して、リモート監視センタ内に設置されたセンタ内サーバ 5 4 に接続されている。

10

【 0 0 2 5 】

前述した構成において、最大で 6 3 台の中継機 4 が同時に信号を送受信する場合、信号の衝突を回避するために、6 3 分割で信号を多重伝送する必要がある。信号の分割手法として、周波数分割又は符号分割のいずれか一方だけでは、前述した P L C システムの構築に不適切であることは既述の通りである。そこで、本実施の形態では、周波数分割を 1 6 分割とするとともに、符号分割を 4 分割とすることにより、合計 6 3 分割の条件を満たすこととした。

【 0 0 2 6 】

まず、周波数分割は 1 6 分割であり、前述した周波数分割数の限界である最大 3 2 分割より低く設定されているため、マージンが大きく、高い安定性が得られる。次に、符号分割数は 4 分割と少ないため、漏洩電波も 6 d B 増以下に低減することが可能である。通常、符号を 4 個足すということは、4 台の中継機 4 が同時に信号を送信することであり、漏洩電波も 6 d B 増加することになるが、公知のピーク漏洩抑圧変調技術等を併用するとともに、直交関係にある符号系列を採用することにより、容易に漏洩電波も所望の許容値内に低減することが可能となる。なお、漏洩電波に関する許容値は、規格化されており、電気学会・高速電力線通信システムと E M C 調査専門委員会編、「高速電力線通信システム（P L C）と E M C」、第 1 版第 1 刷、株式会社オーム社、平成 1 9 年 1 1 月 2 0 日（以下「技術文献」という。）の p . 1 1 ~ p . 1 5 に詳しい。

20

【 0 0 2 7 】

ここで、公知のピーク漏洩抑圧変調技術とは、1 個の信号を送信する際に、そのエネルギーを時間軸上で分散して送信することにより、多重した時のピークが分散されるので、結果としてピーク漏洩が抑圧されるものをいう。なお、公知のピーク漏洩抑圧変調技術については、例えば、前述した技術文献の p . 9 7 や特開 2 0 0 7 - 3 2 5 0 7 1 号公報を参照されたい。

30

【 0 0 2 8 】

次に、符号（多重符号）を選択する条件として、例えば、（ 1 ）直交できること、（ 2 ）他の信号と識別するための識別利得が確保できること、（ 3 ）符号分割多重ができること、（ 4 ）十分な周波数許容範囲を確保できること、（ 5 ）符号分割数に対応した個数の異なる符号が確保できること、が挙げられる。

【 0 0 2 9 】

40

これらのうち、前述した（ 5 ）の条件において、「 0 」及び「 1 」の並びが一見異なっているとしても、ビットシフトすることにより完全に重なる場合には、位相が異なるのみで同一の符号であるとみなせる。このような位相のみが異なる拡散符号は、複数の情報を同一のタイミングで同期をとって伝送する同期符号分割多重接続（S - C D M A : Synchronous Code Division

Multiple Access）では使用可能である。しかし、本実施の形態のように、複数の情報を同一のタイミングで同期をとることなく伝送する非同期符号分割多重接続（A - C D M A : Asynchronous Code Division

Multiple Access）では使用困難である。すなわち、符号は、すべて異なり、それぞれの符号間に相関（類似性）がないことが要求される。

50

【0030】

そこで、前述した5つの条件を満たすものとして、疑似雑音(PN: pseudo noise)符号の一種であるM系列(maximum length sequence)符号を用いる。この点、Gold系列符号は、符号長が短い場合には前述した(2)の条件を満たさず、符号長が長い場合には前述した(4)の条件を満たさないため、適当でない。

【0031】

本発明者らは、前述した(1)~(4)の条件に基づいて、1段(1PN)、2段(1PN)、3段(1PN)、4段(1PN)、・・・と短い符号長から順に、(5)の条件である異なる種類の符号の数(今の場合、4個)を確保できるM系列符号を調査した結果、13段(13PN)が最も短い符号長であって、異なる4個のM系列符号を確保できることを突き止めた。このことから、本実施の形態では、図3に示す13段のM系列符号(13PN)を、周波数多重の同期信号であり、各中継機に属する各子機が当該中継機との間で同期を取るためのビーコン2信号(同期信号)BC2の基本パターンとして採用している。なお、図3の詳細については、後述する。また、ビーコン2信号(同期信号)BC2以外のデータは、ビーコン1信号(同期信号)BC1含めて周波数分割多重することなく時分割多重で伝送する。

【0032】

次に、本実施の形態では、子機2及び46、中継機4並びに親機34₁及び34₂を構成するPLCモデムは、後述する多重分離処理部73を構成するタイミング同期部(TIM抽出&PLL)82(図6参照)内に備えられたビーコン信号BC2検出回路101(図7参照)に、PNフィルタ(PNF)102及び109の二重のPNフィルタ構成(二重直交フィルタ手段)を用いている。また、信号系列再生回路107(図7参照)は、信号系列の相対位相信号を再生している。以上のことにより、親機34₂と中継機4との間で同期をとるためのビーコン信号(同期信号)BC1又は、個々のチャンネルが干渉せずに最終的なキャリアの位相及び振幅を調整するためのトレーニング信号TRのいずれかが存在する環境下でも、安定した高い識別利得をビーコン信号BC2を用いて実現することができる。

【0033】

さらに、本実施の形態では、PLCモデムを有する子機2及び46、中継機4並びに親機34₂は、後述する多重分離処理部73を構成するタイミング同期部(TIM抽出&PLL)82(図6参照)内に備えられたビーコン信号BC2検出回路101(図7参照)の最終段に39周期分の最大抽出回路111を設けている。これにより、高い安定性と識別利得確保を実現することができる。

【0034】

以下、本実施の形態について、さらに詳細に説明する。

図2は、本実施の形態に係るPLCシステムで送受信されるマスタフレームの構成の一例を示す図である。マスタフレームは、図2に示すように、第1及び第2の同期信号としてのビーコン信号BC1及びBC2に送受信に用いられる同期信号エリアと、データの送受信に用いられるデータエリア等とから構成されている。図2から分かるように、ビーコン2信号BC2は、符号4分割として、4個の異なる、ビーコン信号BC2A、ビーコン信号BC2B、ビーコン信号BC2C及びビーコン信号BC2Dが送受信されるとともに、周波数16分割として、ビーコン信号BC2A、BC2B、BC2C及びBC2Dごとに、16種類のビーコン信号BC2A#01~BC2A#16、BC2B#01~BC2B#16、BC2C#01~BC2C#16及びBC2D#01~BC2D#16が送受信される。

【0035】

図3は、符号分割数4に対応した4個の異なる、ビーコン信号BC2A、BC2B、BC2C及びBC2Dについて、非反転パターンと反転パターンを示したものである。反転パターンは、非反転パターンの位相を180度回転したものであり、符号(正号「+」及び負号「-」)を反転したものとなっている。非反転パターンと反転パターンとを設けて

いるのは、偶数チャンネルと奇数チャンネルで直交関係を保ち、高い識別利得を得るためである。

【 0 0 3 6 】

また、図 4 は、前述した 4 個の異なるビーコン信号 B C 2 のうち、ビーコン信号 B C 2 A の自己相関特性の一例を示す図である。ビーコン信号 B C 2 は、非反転パターンと反転パターンのいずれも同一の自己相関特性を示している。ビーコン信号 B C 2 A ~ B C 2 D をこのように構成しているのは、できるだけ相関をとるとともに、多重したときの時間波形のピークを抑えたり、雑音との相関を避けて利得を稼ぐためである。

【 0 0 3 7 】

また、図 5 は、ビーコン信号 B C 2 A の送信パターンの一例を示す図である。図 5 は、ビーコン信号 B C 2 A の符号コードを上位と下位の 2 段に分け、図 3 に示す下位の送信パターンである符号コード (1 3 P N の直交系列) の上位にさらに図 3 に示す上位の送信パターンである符号コード (1 3 P N の直交系列) を二重に多重することにより、最終的な送信パターンである 1 3 周期分の送信コードを生成したものを示している。

【 0 0 3 8 】

図 5 において、符号パターンは偶数及び奇数の 2 段あるが、これは、周波数軸上の偶数チャンネル及び奇数チャンネルをそれぞれ示している。本実施の形態では、偶数チャンネル及び奇数チャンネルのコードを時間軸でずらすことにより、直交性を確保するとともに、送信側でのピーク値低減並びに、受信側での隣接干渉の最小化、さらには、識別利得を確保している。なお、図 5 において、下位パターンには、非反転パターンと反転パターンの 2 種類

10

20

【 0 0 3 9 】

図 6 は、親機 3 4₁ 又は 3 4₂ を構成する P L C モデム 6 1 の構成を示すブロック図である。この P L C モデム 6 1 は、特許請求の範囲における多重伝送装置に該当する。P L C モデム 6 1 は、デジタル部 6 2 と、アナログ部 6 3 と、電源部 6 4 と、送信ドライバ回路 (D V) 6 5 と、トランス 6 6 と、コモンモードチョーク (C M C) 6 7 と、接続部 6 8 とから構成されている。

【 0 0 4 0 】

デジタル部 6 2 は、P L C メディアアクセス (P L C - M A C) 制御部 7 1 と、多重化処理部 7 2 と、多重分離処理部 7 3 とから構成されている。P L C - M A C 制御部 7 1 は、接続部 6 8 を介して外部と送受信データの授受を行うとともに、C P U 等からなるコントローラ 8 5 からの指示に基づいて、時分割処理等を行い、コントローラ 8 5 からの制御情報の転送やユーザデータのタイムスロット管理を実施する。多重化処理部 7 2 は、送信データを多重化して送信する。多重分離処理部 7 3 は、受信信号を分離して受信データとする。

30

【 0 0 4 1 】

多重化処理部 7 2 は、スクランブラ (S C R) ・和分回路 7 4 と、信号点発生部 7 5 と、逆高速フーリエ変換部 (I F F T) 7 6 と、変調部 (M O D) 7 7 と、D / A 変換器 7 8 とから構成されている。スクランブラ (S C R) ・和分回路 7 4 は、P L C - M A C 制御部 7 1 からの送信データをランダム化し、送信スペクトルの安定化又は漏洩電界の安定化を実現するとともに、回線変動に耐えるべく位相和分を行う。

40

【 0 0 4 2 】

信号点発生部 7 5 は、複数チャンネルの送信信号点を発生するとともに、必要に応じて、ノッチの生成やスペクトル拡散等を行う。また、信号点発生部 7 5 は、同期信号であるビーコン信号 B C 1、ビーコン信号 B C 2 A # 0 1 ~ B C 2 A # 1 6、B C 2 B # 0 1 ~ B C 2 B # 1 6、B C 2 C # 0 1 ~ B C 2 C # 1 6 及び B C 2 D # 0 1 ~ B C 2 D # 1 6 を、符号 4 分割の符号分割多重及び周波数 1 6 分割の周波数分割多重で発生する。

【 0 0 4 3 】

そして、符号分割多重時には、必要チャンネルのみ特定の符号コードが送信されるように

50

構成されている。このように構成することにより、周波数分割多重が16分割することができる。この周波数分割多重を16分割多重するためには、ノッチの技術を使用する。ノッチの技術は、IFFT76の特定のチャネルの送信を停止することで行う。なお、ノッチの技術の詳細については、例えば、前述した技術文献のp.54～p.60を参照されたい。

【0044】

なお、必要な送信パターンは、例えば、信号点発生部75内に設けられたROM等に予め記憶しておくことが好ましい。このビーコン信号BC1、ビーコン信号BC2A#01～BC2A#16、BC2B#01～BC2B#16、BC2C#01～BC2C#16及びBC2D#01～BC2D#16を発生する信号点発生部75の機能は、同期信号発生手段と呼ぶことができる。

10

【0045】

IFFT76は、信号点発生部75から供給される複数チャネルの送信信号点である周波数軸上の情報を、時間軸上の情報に変換する。MOD77は、IFFT76から供給される時間軸上の情報を波形整形した後、変調する。IFFT76及びMOD77は、信号点を時間軸上はナイキスト時間間隔で、かつ、周波数軸上はナイキスト周波数間隔で多重化するように構成されている。D/A変換器78は、MOD77からの変調信号をアナログ信号に変換する。

【0046】

多重分離処理部73は、A/D変換器79と、復調部(DEM)80と、高速フーリエ変換部(FFT)81と、タイミング同期部(TIM抽出&PLL)82と、信号点判定部83と、差分・デスクランブル(DSCR)回路84とから構成され、ビーコン信号BC2の多重分離処理を行う多重分離処理手段になっている。A/D変換器79は、アナログ部63からの受信信号をデジタル信号に変換する。DEM80は、A/D変換器79からのデジタル信号に変換された受信信号を復調してベースバンド信号とした後、不要帯域を除去する。

20

【0047】

FFT81は、DEM80からの信号の時間軸上の情報を周波数軸上の情報に変換する。信号点判定部83は、FFT81からの周波数軸上の情報について受信信号点を判定する。タイミング同期部82は、FFT81からの個々の周波数軸上の情報に基づいて、同期信号であるビーコン信号BC1、ビーコン信号BC2A#01～BC2A#16、BC2B#01～BC2B#16、BC2C#01～BC2C#16及びBC2D#01～BC2D#16について処理を行い、ビーコン信号BC1、BC2A#01～BC2A#16、BC2B#01～BC2B#16、BC2C#01～BC2C#16及びBC2D#01～BC2D#16を検出する。そして、タイミング同期部82は、DCXO94を制御して、所望の同期を確立する。

30

【0048】

差分・DSCR回路84は、受信信号点が判定された信号の位相差分をとった後、ランダム化されていた状態を元に戻すことにより、送信データを再生する。この送信データは、PLC-MAC制御部71及び接続部68を介して端末(図示略)へ転送される。

40

【0049】

アナログ部63は、第1ローパスフィルタ(LPF)91と、ハイパスフィルタ及びゲインスイッチ部(HPF&GSW)92と、第2LPF93と、デジタル制御水晶発振器(DCXO)94とから構成されている。第1LPF91は、多重化処理部72から供給されるアナログ信号上の不要帯域を除去する。HPF&GSW92は、CMC67及びトランス66とを介して入力された受信信号より不要な低域成分を除去した後、所定レベルまで増幅する。第2LPF93は、HPF&GSW92からの受信信号の高域の不要帯域成分を除去する。DCXO94は、タイミング同期部82から供給されるアナログ信号に基づいて、所定の発振周波数の基準クロックを生成してA/D変換器79に供給する。

【0050】

50

接続部 68 は、100BASE-TX 側から入出力される信号 (LAN データ) を処理するイーサネット (登録商標) 処理部 (Ethernet - PHY) 86 と、フィルタリング処理、フラグメント処理、再送処理、暗号化処理及びスイッチング処理等を行う PLC スイッチ部 (PLC - SW) 87 とから構成されている。

【0051】

電源部 64 は、例えば、DC 電圧 5V の動作電圧を各部に供給する電源出力部 95 と、スイッチング電源で構成された電源出力部 95 のスイッチング雑音の漏洩を抑制する電源フィルタ 96 とを有している。送信ドライバ回路 65 は、第 1LPF 91 から供給される信号を増幅した後、トランス 66 及び CMC 67 を介して AC 100V の屋内配電線側に送信する。

10

【0052】

図 7 は、前述したタイミング同期部 82 内に備えられたビーコン信号 BC2 検出回路 101 の構成を示すブロック図である。ビーコン信号 BC2 検出回路 101 は、相関フィルタ回路 (PNF) 102 と、二乗回路 103 と、最大パワー抽出回路 104 と、最大信号抽出回路 105 と、複素共役反転検出回路 106 と、信号系列再生回路 107 と、パワー信号再生回路 108 と、13 周期フィルタ回路 109 と、二乗和回路 110 と、最大抽出回路 111 と、ビーコン検出回路 112 とから構成されている。

【0053】

PNF 102 は、送信側のビーコン信号 BC2 の係数と同じ係数をフィルタ係数とした相関フィルタである。PNF 102 は、図 6 に示す FFT8 1 から供給される周波数軸上の情報から周波数軸上の個々のチャンネルのビーコン信号 BC1 及び BC2 を相関検出する。PNF 102 は、13 周期分のビーコン信号 BC2 を、上位の符号コードに従い、ピーク値の極性を反転させた波形を有する信号 S1 を出力する。

20

【0054】

二乗回路 103 は、PNF 102 の出力信号 S1 を二乗して信号 S2 を出力する。最大パワー抽出回路 104 は、二乗回路 103 の出力信号 S2 の 1 周期 (下位 13 PN 時間長) 内における最大パワー値 S3 及びその時間アドレス情報 (以下「最大アドレス情報」という。) MA を抽出する。最大信号抽出回路 105 は、最大パワー抽出回路 104 から供給される最大アドレス情報 MA に基づいて、PNF 102 の出力信号 S1 の最大信号点を抽出し、1 周期に 1 サンプルの信号を代表点信号 S4 として出力する。

30

【0055】

複素共役反転検出回路 106 は、最大信号抽出回路 105 から供給される代表点信号 S4 と、前周期で出力された代表点信号 (基準) とに基づいて、新たに受信した代表点信号の位相が反転したか否かを判断し、位相反転がある場合には「1」となり、位相反転がない場合には「0」となる位相反転信号 S5 を出力する。信号系列再生回路 107 は、複素共役反転検出回路 106 から供給される位相反転信号 S5 を用いて、順次、信号系列の相対位相信号 S6 を再生する。

【0056】

パワー信号再生回路 108 は、最大パワー抽出回路 104 から供給される最大パワー値 S3 と、信号系列再生回路 107 から供給される信号系列の相対位相信号 S6 とに基づいて、元の送信信号系列に近いパワー系列 S7 を再生する。パワー信号再生回路 108 は、タイミング同期部 82 内に備えられた PLL が引き込んでいない場合でも、1 周期ごとの相対位相信号 S6 に基づいてビーコン信号 BC2 波形を再生しているため、高い周波数許容範囲が得られる。

40

【0057】

PNF 109 は、パワー信号再生回路 108 から供給されるパワー系列 S7 の 13 周期分の相関波形 S8 を出力する。この場合、パワー系列 S7 は、PNF 102 から出力される信号 S1 のパワーの 1 周期ごとの最大点を用いているため、受信キャリアの位相に依存しない安定したビーコン信号 BC2 を検出することができる。

【0058】

50

二乗和回路 110 は、PNF 109 から供給される 13 周期分の相関波形 S8 を二乗した後、チャンネル数分、周波数軸上で多重化する。最大抽出回路 111 は、39 周期分のピーコン信号 BC2の中から最大のピーコン信号 BC2 を抽出する。ピーコン検出回路 112 は、図示しないが、dB 中央値判定手段を有している。ここで、dB 中央値判定とは、識別利得が例えば幅で 12 dB あった場合に、ピーコン信号 BC2 の検出閾値を典型値の理想受信点から 12 dB の半分の 6 dB ダウン点で識別判断することにより、ピーコン信号 BC2 を検出するものである。

【0059】

次に、前述した構成のピーコン信号 BC2 検出回路 101 の動作について、図 8 ~ 図 13 を参照して説明する。まず、図 6 に示す FFT 81 から供給される周波数軸上の情報が図示せぬピーコン相関フィルタを通過することにより、周波数軸上の個々のチャンネルのピーコン信号 BC1 及び BC2 が相関検出される。

【0060】

次に、図 7 に示す PNF 102 は、13 周期分のピーコン信号 BC2 を、上位の符号コードに従って周期ごとにピーク値の極性を反転させた波形を有する信号 S1 を出力する。図 8 は、1 チャンネル分の信号 S1 を示している。次に、二乗回路 103 は、PNF 102 の出力信号 S1 を二乗して図 9 に示す信号 S2 を出力する。図 9 から分かるように、マイナス成分は存在しない。図 9 は、1 チャンネル分の信号 S1 を示している。

【0061】

次に、最大パワー抽出回路 104 は、二乗回路 103 の出力信号 S2 の 1 周期（下位 13 PN 時間長）内における最大パワー値 S3 及びその時間アドレス情報（以下「最大アドレス情報」という。）MA を抽出する。一方、最大信号抽出回路 105 は、最大パワー抽出回路 104 から供給される最大アドレス情報 MA に基づいて、PNF 102 の出力信号 S1 の最大信号点を抽出し、1 周期に 1 サンプルの信号を図 10 に示す代表点信号 S4 として出力する。

【0062】

次に、複素共役反転検出回路 106 は、最大信号抽出回路 105 から供給される代表点信号 S4 と、前周期で出力された代表点信号（基準）とに基づいて、新たに受信した代表点信号の位相が反転したか否かを判断し、位相反転がある場合には「1」となり、位相反転がない場合には「0」となる位相反転信号 S5（図 11 参照）を出力する。

【0063】

次に、信号系列再生回路 107 は、複素共役反転検出回路 106 から供給される位相反転信号 S5 を用いて、順次、信号系列の相対位相信号 S6（図 11 参照）を再生する。これにより、パワー信号再生回路 108 は、最大パワー抽出回路 104 から供給される最大パワー値 S3 と、信号系列再生回路 107 から供給される信号系列の相対位相信号 S6 とに基づいて、元の送信信号系列に近いパワー系列 S7（図 11 参照）を再生する。パワー信号再生回路 108 は、タイミング同期部 82 内に備えられた PLL が引き込んでいない場合でも、1 周期ごとの相対位相信号 S6 に基づいてピーコン信号 BC2 波形を再生しているため、高い周波数許容範囲が得られる。

【0064】

PNF 109 は、パワー信号再生回路 108 から供給されるパワー系列 S7 の 13 周期分の相関波形 S8 を出力する。この場合、パワー系列 S7 は、PNF 102 から出力される信号 S1 のパワーの 1 周期ごとの最大点を用いているため、受信キャリアの位相に依存しない安定したピーコン信号 BC2 を検出することができる。図 12 は、13 周期分の相関波形 S8 のイメージを示しているが、13 周期分の相関波形となっている。

【0065】

次に、二乗和回路 110 は、PNF 109 から供給される 13 周期分の相関波形 S8 を二乗した後、チャンネル数分（例えば、384 チャンネル）、周波数軸上で多重化する。これにより、S/N の向上が図られている。次に、最大抽出回路 111 は、39 周期分のピーコン信号 BC2の中から最大のピーコン信号 BC2' を抽出する。

【 0 0 6 6 】

そして、ビーコン検出回路 1 1 2 は、内部の d B 中央値判定手段により、識別利得が例えば幅で 1 2 d B あった場合に、ビーコン信号 B C 2 の検出閾値を典型値の理想受信点から 1 2 d B の半分の 6 d B ダウン点で識別判断することにより、ビーコン信号 B C 2 を検出する。雑音変動や干渉劣化等、大半が d B 基準であるため、d B の中央値に判定閾値を設定することにより、安定した識別が可能となる。

【 0 0 6 7 】

ここで、図 1 4 に簡易なシミュレーションをした結果を示す。(1) は供給されたビーコン信号 B C 2 A が非反転の場合、(2) は供給されたビーコン信号 B C 2 A が反転の場合である。それぞれ第 1 段が最大パワー抽出回路 1 0 5 から出力される最大パワー値 S 3 の値、第 2 段が最大信号抽出回路 1 0 5 から出力される代表点信号 S 4 の値、第 3 段が複素共役反転検出回路 1 0 6 から出力される位相反転信号 S 5 の値である。また、第 4 段は、それぞれ信号系列再生回路 1 0 7 から出力される信号系列の相対位相信号 S 6 の非反転再生及び反転再生のそれぞれの値及び誤差である。図 1 4 からは、誤差が許容範囲であることが分かる。

【 0 0 6 8 】

このように、本実施の形態によれば、中継機 4 の 6 3 台数分のビーコン信号 B C 2 を、異なる 4 個の符号で符号分割多重するとともに、符号ごとに 1 6 分割の周波数分割多重で発生している。したがって、複数台の中継機 4 が同時に信号を送信した場合でも、信号が衝突することなく、情報を多重伝送することができる。このため、オーバーヘッドが増大することなく、M A C 効率も低下することはない。

【 0 0 6 9 】

また、本実施の形態によれば、最大パワー抽出回路 1 0 4 及び最大信号抽出回路 1 0 5 を設けることにより、本来のビーコン信号 B C 2 の前後の誤った相関点への引き込み、すなわち、自機が属しない中継機 4 から送信されるビーコン信号 B C 2 への同期が解消される。また、本実施の形態によれば、1 3 P N の上位にさらに 1 3 P N の直交系列を二重に多重してビーコン信号 B C 2 を送信するとともに、受信側に二重の P N F 1 0 2 及び 1 0 9 を設けている。これにより、必要最小限の識別利得を確保することができる。

【 0 0 7 0 】

また、本実施の形態によれば、受信側の周波数が引き込んでいない、すなわち、同期が確立していない場合に信頼の置ける情報である信号のパワー及び位相の相対変化に基づいて、他の信号系列の再生、構造上のチェック、符号量のチェック、フィルタリング、識別を行っている。したがって、ビーコン信号 B C 1 を無視して当該子機 2 が属する中継機 4 からのビーコン信号 B C 2 に安定的に同期することができる。

【 0 0 7 1 】

また、本実施の形態によれば、第 2 の同期信号以外のデータは、異なるユーザデータを周波数分割多重することなく時分割多重で伝送しているので、受信ダイナミックレンジを大きく確保することができる。何故なら、データ送信を時分割多重で行った場合、個々の信号が時間軸で独立しているため、A / D 変換器 7 9 の前段に設けられている H P F & G S W 9 2 を構成するアンプ (図示略) のゲインを受信信号レベルに合わせて調整することにより、受信信号の取り込み範囲がかなり広くとることができるからである。

また、本実施の形態によれば、図 6 に示す P L C モデム 6 1 の信号点発生部 7 5 が発生するビーコン信号 B C 2 A # 0 1 ~ B C 2 A # 1 6 、B C 2 B # 0 1 ~ B C 2 B # 1 6 、B C 2 C # 0 1 ~ B C 2 C # 1 6 及び B C 2 D # 0 1 ~ B C 2 D # 1 6 に用いられる 4 種類の多重符号は、1 3 段 (1 3 P N) の M 系列符号が用いられているので、4 種類の多重符号を確保できる M 系列符号として最も短い符号長となり、オーバーヘッド (信号処理に直接関係しない時間) を最小限にして、M A C 効率 (対物理レイヤー利用効率) の低下を極力抑えることができる。

また、本実施の形態によれば、図 6 に示す P L C モデム 6 1 の信号点発生部 7 5 が発生する第 2 の同期信号 (ビーコン信号 B C 2 A # 0 1 ~ B C 2 A # 1 6 、B C 2 B # 0 1 ~

10

20

30

40

50

BC2B#16、BC2C#01～BC2C#16及びBC2D#01～BC2D#16)の最終的な送信コードは、前記M系列符号ごとに送信パターンを上位と下位の2段に分け、前記下位のM系列符号に前記上位のM系列符号を二重に多重することにより生成され、図6に示す多重分離処理部73で前記第2の同期信号の多重分離処理を行う際に、送信側の前記複数種類のM系列符号の内、対応するM系列符号と同じ係数をフィルタ係数としたPNフィルタ(PNF)102及び109の二重のPNフィルタ構成(二重直交フィルタ手段)を用いて前記第2の同期信号を選択して検出するので、必要最小限の識別利得を確保することができる。

【0072】

以上、本発明の実施の形態について図面を参照して詳述してきたが、具体的な構成はこれらの実施の形態に限られるものではなく、本発明の要旨を逸脱しない範囲の設計の変更等があっても本発明に含まれる。

上述の実施の形態では、親機34₁を構成するPLCモデム61の構成のみについて説明した。親機34₂、子機2及び46並びに中継機4を構成するPLCモデムの構成は、接続部68の構成以外は、前述したPLC61の構成と異なることはない。ただし、各PLCモデムが取り扱う信号、データや実行されるプログラム等が異なっている。

【0073】

また、上述の実施の形態では、中継機4の台数が最大で63台であるので、符号分割多重を4分割に設定するとともに、周波数分割多重を16分割に設定する例を示したが、これに限定されない。より一般化して以下のように示することができる。すなわち、中継機が1台以上($n = k \times m$)台(n, k, m は正の整数)以下である場合、符号分割多重は k 分割($1 \leq k \leq 8$)とするとともに、周波数分割多重は m 分割($1 \leq m \leq 32$)とすることができる。 k が8より大きい場合には、周波数の許容偏差が良好ではなくなる。

【0074】

また、上述の実施の形態では、多重伝送装置としてのPLCモデムは、多重化処理部72及び多重分離処理部73の両方を備えている例を示したが、これに限定されない。多重伝送装置は、多重化処理部72又は多重分離処理部73のいずれか一方のみを備えた構成とすることができるものであり、データ伝送における送信側の多重化処理部72を主要部とした多重伝送装置又は受信側の多重分離処理部73を主要部とした多重伝送装置とすることができる。また多重伝送方法においても、同様に、いずれか一方のみを適用することができる。

【図面の簡単な説明】

【0075】

【図1】本発明の実施の形態に係る多重伝送装置を適用したPLCシステムの概略構成を示すブロック図である。

【図2】本実施の形態に係るPLCシステムで送受信されるマスタフレームの構成の一例を示す図である。

【図3】ビーコン信号BC2A～BC2Dについて、非反転パターンと反転パターンを示す図である。

【図4】ビーコン信号BC2Aの自己相関特性の一例を示す図である。

【図5】ビーコン信号BC2Aの送信パターンの一例を示す図である。

【図6】親機を構成するPLCモデムの構成を示すブロック図である。

【図7】図5に示すタイミング同期部内に備えられたビーコン信号BC2検出回路の構成を示すブロック図である。

【図8】ビーコン信号BC2検出回路の動作を説明するための図である。

【図9】ビーコン信号BC2検出回路の動作を説明するための図である。

【図10】ビーコン信号BC2検出回路の動作を説明するための図である。

【図11】ビーコン信号BC2検出回路の動作を説明するための図である。

【図12】ビーコン信号BC2検出回路の動作を説明するための図である。

【図13】ビーコン信号BC2検出回路の動作を説明するための図である。

10

20

30

40

50

【図 1 4】ビーコン信号 B C 2 検出回路の動作を簡易にシミュレーションをした結果を示す図である。

【符号の説明】

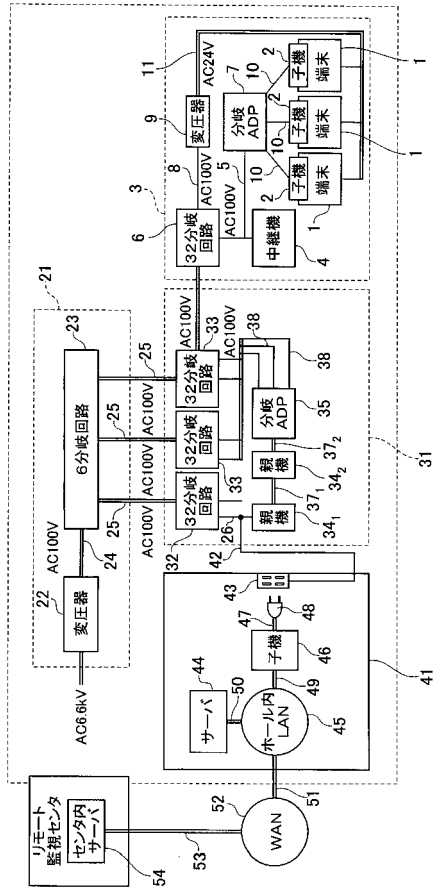
【 0 0 7 6 】

1 ... 遊技機（端末）、2, 4 6 ... 子機、3 ... 島、4 ... 中継機、5, 8, 1 1, 2 4, 2 5, 2 6, 3 8, 4 2, 4 7 ... 電源ケーブル、6, 3 2, 3 3 ... 3 2 分岐回路、7, 3 5 ... 分岐アダプタ（分岐 A D P）、9, 2 2 ... 変圧器、1 0, 3 7₁, 3 7₂, 4 9, 5 0, 5 1, 5 3 ... 通信線、2 1 ... 受電設備内分電盤、2 3 ... 6 分岐回路、3 1 ... フロア入口分電盤、3 4₁, 3 4₂ ... 親機、4 1 ... ホール内監視室、4 3 ... 壁コンセント、4 4 ... サーバ、4 5 ... ホール内 L A N、4 8 ... 差し込みプラグ、5 2 ... W A N、5 4 ... センタ内サーバ、6 1 ... P L C モデム、6 2 ... デジタル部、6 3 ... アナログ部、6 4 ... 電源部、6 5 ... 送信ドライバ回路（D V）、6 6 ... トランス、6 7 ... コモンモードチョーク（C M C）、6 8 ... 接続部、7 1 ... P L C メディアアクセス（P L C - M A C）制御部、7 2 ... 多重化処理部、7 3 ... 多重分離処理部、7 4 ... スクランプラ（S C R）・和分回路、7 5 ... 信号点発生部（同期信号発生手段）、7 6 ... 逆高速フーリエ変換部（I F F T）、7 7 ... 変調部（M O D）、7 8 ... D / A 変換器、7 9 ... A / D 変換器、8 0 ... 復調部（D E M）、8 1 ... 高速フーリエ変換部（F F T）、8 2 ... タイミング同期部（T I M 抽出 & P L L）、8 3 ... 信号点判定部、8 4 ... 差分・デスクランブル（D S C R）回路、8 5 ... コントローラ（C P U）、8 6 ... イーサネット処理部（E t h e r - P H Y）、8 7 ... P L C スイッチ部（P L C - S W）、9 1 ... 第 1 ローパスフィルタ（L P F）、9 2 ... ハイパスフィルタ及びゲインスイッチ部（H P F & G S W）、9 3 ... 第 2 L P F、9 4 ... デジタル制御水晶発振器（D C X O）、9 5 ... 電源出力部、9 6 ... 電源フィルタ、1 0 1 ... ビーコン信号 B C 2 検出回路、1 0 2 ... 相関フィルタ回路（P N F）、1 0 3 ... 二乗回路、1 0 4 ... 最大パワー抽出回路、1 0 5 ... 最大信号抽出回路、1 0 6 ... 複素共役反転検出回路、1 0 7 ... 信号系列再生回路、1 0 8 ... パワー信号再生回路、1 0 9 ... 1 3 周期フィルタ回路、1 1 0 ... 二乗和回路、1 1 1 ... 最大抽出回路、1 1 2 ... ビーコン検出回路

10

20

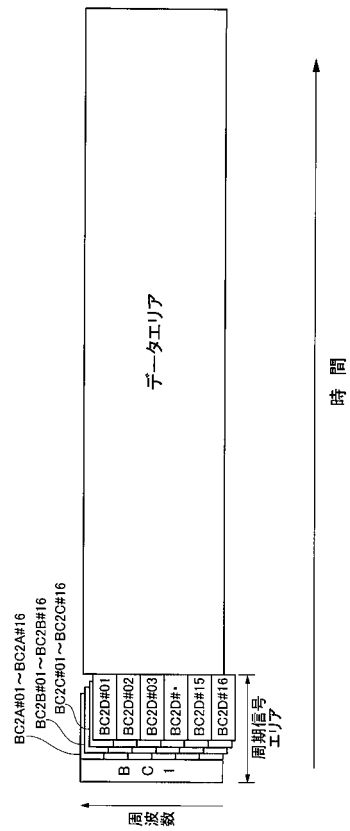
【 図 1 】



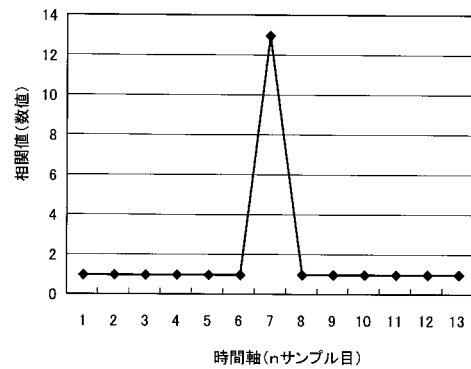
【 図 3 】

[illegible]

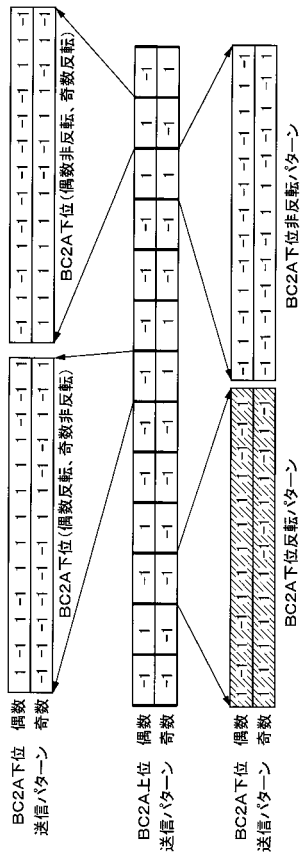
【 図 2 】



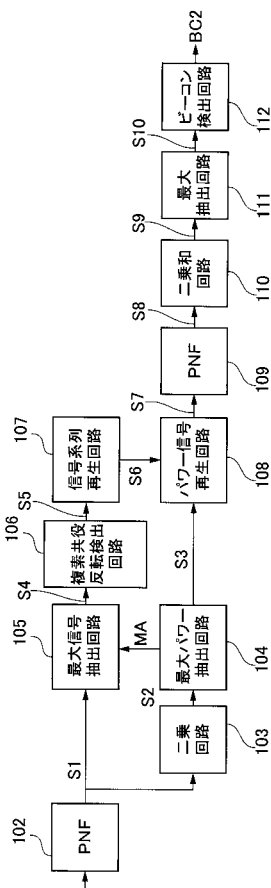
【 図 4 】



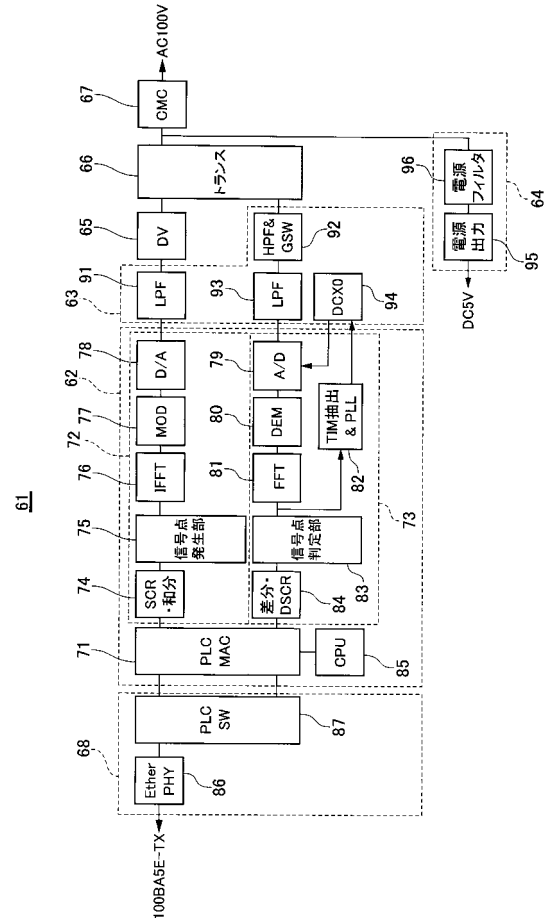
【 図 5 】



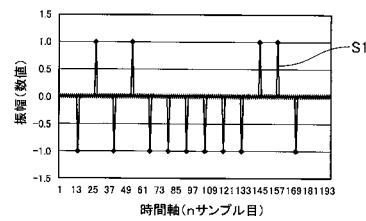
【 圖 7 】



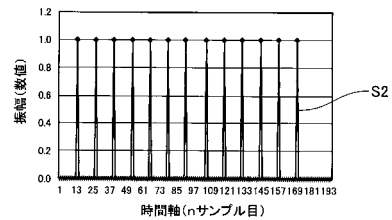
【 図 6 】



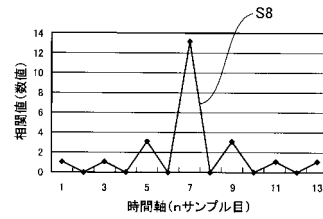
【 図 8 】



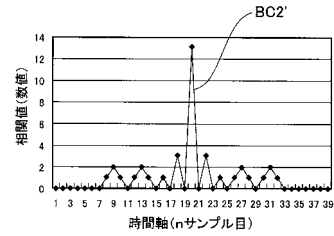
【 図 9 】



【 図 1 2 】



【 図 1 3 】



BC2A信号非反転時

[illegible]

(1)

BC2A信号反転時

[illegible]

(2)

フロントページの続き

(72)発明者 伊藤 等

東京都中央区京橋二丁目 1 4 番 1 号 株式会社ネットインデックス・イー・エス内

(72)発明者 小川 透

熊本県熊本市城山大塘二丁目 1 - 1 4

F ターム(参考) 5K046 AA03 PS03 PS34 PS48 PS51 PS55