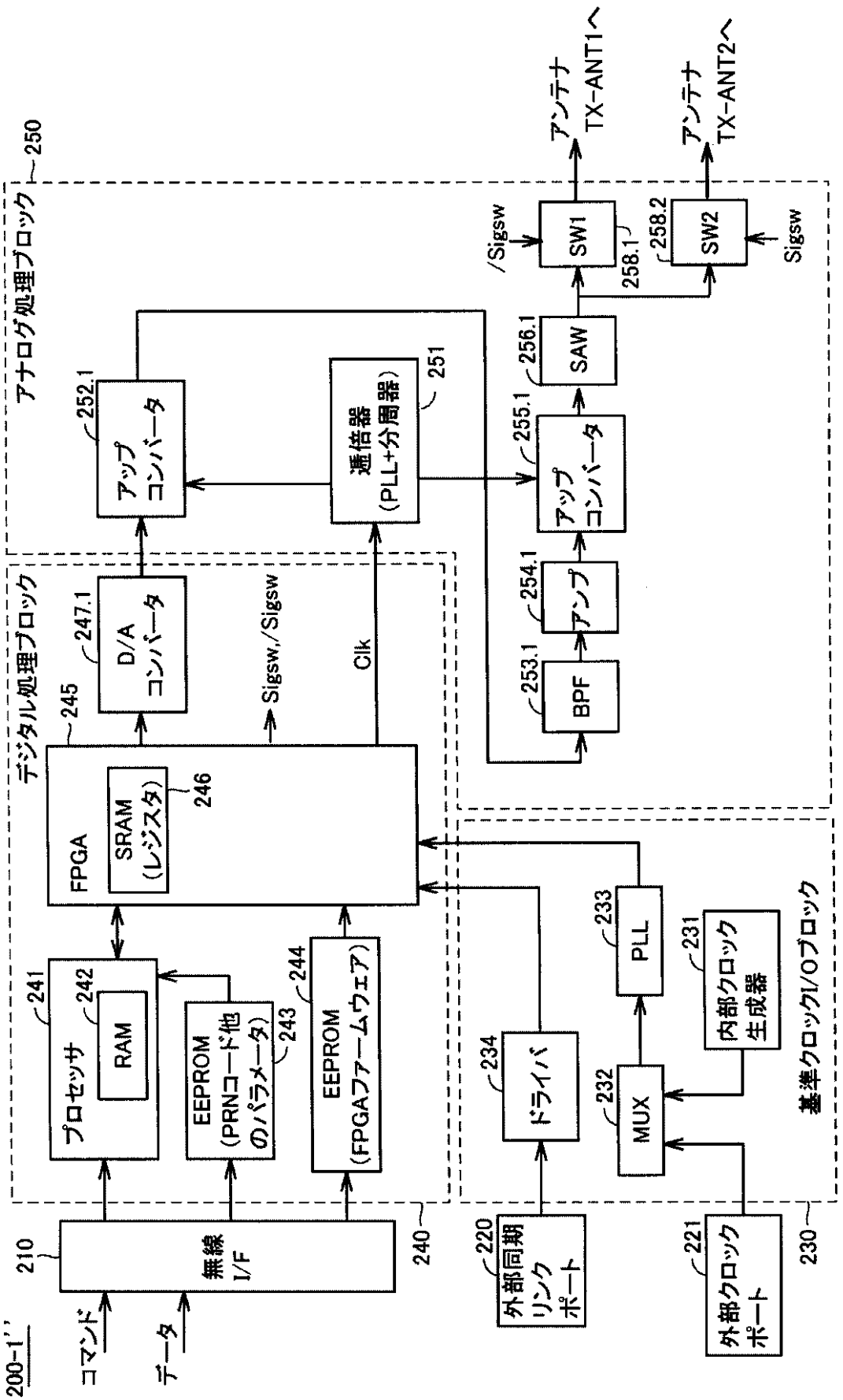
【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第１区分
【発行日】平成25年6月27日(2013.6.27)

【公開番号】特開2011-237386(P2011-237386A)
【公開日】平成23年11月24日(2011.11.24)
【年通号数】公開・登録公報2011-047
【出願番号】特願2010-111337(P2010-111337)
【国際特許分類】
Ｇ０１Ｓ　5/14　(2006.01)
Ｇ０１Ｃ　21/28　(2006.01)
Ｇ０１Ｓ　19/48　(2010.01)
Ｈ０４Ｊ　13/10　(2011.01)
【ＦＩ】
Ｇ０１Ｓ　5/14
Ｇ０１Ｃ　21/00　Ｄ
Ｇ０１Ｓ　5/14　５８０
Ｈ０４Ｊ　13/00　１０１

【手続補正書】
【提出日】平成25年5月9日(2013.5.9)
【手続補正１】
【補正対象書類名】図面
【補正対象項目名】図１７
【補正方法】変更
【補正の内容】

【図１７】


200-1''
コマンド
データ
210
無線 I/F
240
デジタル処理ブロック
プロセッサ
241
RAM
242
EEPROM (PRNコード他のパラメータ)
243
EEPROM (FPGAファームウェア)
244
FPGA
SRAM (レジスタ)
246
245
D/A コンバータ
247.1
Sigsw,/Sigsw
Clk
アナログ処理ブロック
250
アップ コンバータ
252.1
逓倍器 (PLL+分周器)
251
BPF
253.1
アンプ
254.1
アップ コンバータ
255.1
SAW
256.1
SW1
258.1
SW2
258.2
/Sigsw
Sigsw
アンテナ TX-ANT1へ
アンテナ TX-ANT2へ
基準クロック I/Oブロック
230
外部同期 リンク ポート
220
ドライバ
234
MUX
232
PLL
233
内部クロック 生成器
231
外部クロック ポート
221