

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6904051号  
(P6904051)

(45) 発行日 令和3年7月14日(2021.7.14)

(24) 登録日 令和3年6月28日(2021.6.28)

|                             |                        |
|-----------------------------|------------------------|
| (51) Int. Cl.               | F I                    |
| <b>H02J 1/00 (2006.01)</b>  | <b>H02J 1/00 309F</b>  |
| <b>H02J 7/14 (2006.01)</b>  | <b>H02J 7/14 H</b>     |
| <b>B60R 16/03 (2006.01)</b> | <b>H02J 7/14 E</b>     |
| <b>B60R 16/02 (2006.01)</b> | <b>B60R 16/03 A</b>    |
| <b>H02M 3/155 (2006.01)</b> | <b>B60R 16/02 645C</b> |
| 請求項の数 3 (全 18 頁) 最終頁に続く     |                        |

|           |                               |           |                     |
|-----------|-------------------------------|-----------|---------------------|
| (21) 出願番号 | 特願2017-97976 (P2017-97976)    | (73) 特許権者 | 395011665           |
| (22) 出願日  | 平成29年5月17日(2017.5.17)         |           | 株式会社オートネットワーク技術研究所  |
| (65) 公開番号 | 特開2018-196234 (P2018-196234A) |           | 三重県四日市市西末広町1番14号    |
| (43) 公開日  | 平成30年12月6日(2018.12.6)         | (73) 特許権者 | 000183406           |
| 審査請求日     | 令和1年8月29日(2019.8.29)          |           | 住友電装株式会社            |
|           |                               |           | 三重県四日市市西末広町1番14号    |
|           |                               | (73) 特許権者 | 000002130           |
|           |                               |           | 住友電気工業株式会社          |
|           |                               |           | 大阪府大阪市中央区北浜四丁目5番33号 |
|           |                               | (74) 代理人  | 110000497           |
|           |                               |           | 特許業務法人グランダム特許事務所    |
|           |                               | (72) 発明者  | 川上 貴史               |
|           |                               |           | 三重県四日市市西末広町1番14号 株式 |
|           |                               |           | 会社オートネットワーク技術研究所内   |
|           |                               | 最終頁に続く    |                     |

(54) 【発明の名称】 車両用電源装置

(57) 【特許請求の範囲】

【請求項1】

車両用蓄電部から直流電圧が印加され、前記車両用蓄電部から電力が供給される経路である第1導電路と、

前記車両用蓄電部とは異なる第2蓄電部に電氣的に接続され、1以上の第1負荷に電氣的に接続され、前記第2蓄電部から直流電圧が印加される経路である第2導電路と、

前記第1負荷とは異なる1以上の第2負荷に電氣的に接続される経路である1以上の第3導電路と、

前記第1導電路に印加された電圧を変換して前記第2導電路に電圧を印加する第1電源回路と、

前記第1導電路に印加された電圧を変換して前記第3導電路に電圧を印加する1以上の第2電源回路と、

前記第3導電路と前記第2導電路との間に設けられ、前記第3導電路側から前記第2導電路側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる少なくとも1つのスイッチ部と、

前記第2導電路と前記第3導電路との間において前記スイッチ部と直列に接続される第2スイッチ部と、

前記スイッチ部に対して並列に設けられるとともに、アノードが前記第2導電路側に接続され、カソードが前記第3導電路側に接続されるダイオードと、

前記第2導電路に印加される電圧の値又は前記第2導電路を流れる電流の値を検出する

検出部と、

制御部と、

を有し、

前記第 1 電源回路は、前記第 1 導電路に印加された電圧を変換し前記第 2 導電路に印加する電圧を生成する電圧変換部と、前記第 2 導電路に印加される電圧の値又は前記第 2 導電路を流れる電流の値が目標値となるように前記電圧変換部を駆動する駆動部と、を備え

、  
前記第 2 スイッチ部は、前記第 2 導電路側から前記第 3 導電路側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる構成をなし、

前記制御部は、前記検出部が検出する電圧の値又は電流の値が前記目標値よりも一定値以上低い所定の異常状態である場合に前記スイッチ部をオン状態とし前記第 2 スイッチ部をオン状態とし、前記所定の異常状態でない所定の正常状態である場合に前記スイッチ部をオフ状態とし前記第 2 スイッチ部をオン状態とし、

前記所定の正常状態である場合に前記第 3 導電路から前記第 2 導電路への電力供給が遮断され、前記ダイオードを介して前記第 2 導電路から前記第 3 導電路へ電流が流れ込むことが許容され、

前記所定の異常状態である場合に前記第 3 導電路から前記第 2 導電路への電力供給が許容される

車両用電源装置。

【請求項 2】

前記所定の正常状態及び前記所定の異常状態とは異なる状態であって前記第 2 導電路に印加される電圧の値が所定の電圧閾値以上となる過電圧状態が第 2 の異常状態であり、

前記制御部は、前記第 2 の異常状態である場合に前記第 2 スイッチ部をオフ状態とし、

前記第 2 の異常状態である場合において前記制御部が前記第 2 スイッチ部をオフ状態としているときに、前記第 2 導電路から前記第 3 導電路への電力の供給が遮断される

請求項 1 に記載の車両用電源装置。

【請求項 3】

前記第 2 スイッチ部に並列に接続される第 2 ダイオードを有し、前記第 2 ダイオードのアノードが前記第 3 導電路に電氣的に接続され、前記第 2 ダイオードのカソードが前記スイッチ部及び前記ダイオードのカソードに電氣的に接続されている

請求項 1 又は請求項 2 のいずれか一項に記載の車両用電源装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、車両用電源装置に関するものである。

【背景技術】

【0002】

特許文献 1 には、車両用蓄電部（高電圧バッテリー）及びオルタネータから供給される高電圧を降圧し、低電圧系負荷及び第 2 蓄電部（低電圧バッテリー）に電力を供給し得る降圧回路を備えた車載用電源装置（電力供給回路）が開示されている。この電力供給回路では、通常のエンジン作動中に降圧回路が動作し、オルタネータから出力される高電圧が降圧回路により低電圧に降圧され、低電圧系負荷に電力が供給されるとともに、その余剰電力が第 2 蓄電部（低電圧バッテリー）に蓄えられる。

【先行技術文献】

【特許文献】

【0003】

【特許文献 1】特開 2001 - 352690 号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

10

20

30

40

50

ところで、特許文献 1 で開示される車両用電源装置（車両の電力供給回路）は、全ての低電圧系負荷が降圧回路及び低電圧バッテリーに電氣的に接続された形で設けられているため、この経路で何らかの理由によって電圧低下が生じると、全ての低電圧系負荷に対する供給電圧が低下してしまうという問題がある。車両に搭載される負荷は、供給電圧が一時的に大きく変動しても許容される負荷もあれば、供給電圧をできるだけ変動させないことが望まれる負荷もある。供給電圧の安定性がより重要視される負荷に対しては、安定性及び独立性の高い供給経路を確保することが求められる。

#### 【 0 0 0 5 】

本発明は、上述した事情に基づいてなされたものであり、第 1 負荷に対する電力供給の影響を抑えた形で第 2 負荷に対して安定的に電力を供給することができ、所定の異常状態が発生した場合には、第 2 負荷に対応する電力供給経路側から第 1 負荷に対応する電力供給経路側へと電力を補充し得る（第 3 導電路側から第 2 導電路側へと電力を供給し得る）車両用電源装置を実現することを目的とするものである。

#### 【課題を解決するための手段】

#### 【 0 0 0 6 】

本発明の一つの解決手段である車両用電源装置は、  
車両用蓄電部から電力が供給される経路である第 1 導電路と、  
1 以上の第 1 負荷に電氣的に接続される経路である第 2 導電路と、  
前記第 1 負荷とは異なる 1 以上の第 2 負荷に電氣的に接続される経路である 1 以上の第 3 導電路と、

前記第 1 導電路に印加された電圧を変換して前記第 2 導電路に電圧を印加する第 1 電源回路と、

前記第 1 導電路に印加された電圧を変換して前記第 3 導電路に電圧を印加する 1 以上の第 2 電源回路と、

前記第 3 導電路と前記第 2 導電路との間に設けられ、前記第 3 導電路側から前記第 2 導電路側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる少なくとも 1 つのスイッチ部と、

前記第 1 電源回路又は前記第 2 導電路の少なくともいずれかが所定の異常状態でない場合に前記スイッチ部をオフ状態とし、前記所定の異常状態である場合に前記スイッチ部をオン状態とする制御部と、

を有する。

#### 【発明の効果】

#### 【 0 0 0 7 】

上記車両用電源装置は、車両用蓄電部から電力が供給される経路である第 1 導電路に印加された電圧を変換して第 2 導電路に電圧を印加する第 1 電源回路と、第 1 導電路に印加された電圧を変換して第 3 導電路に電圧を印加する 1 以上の第 2 電源回路と、を有する。このように構成されるため、第 1 負荷に対しては、第 2 導電路を介して電力を供給することができ、第 2 負荷に対しては、第 3 導電路を介して電力を供給することができる。

そして、制御部は、第 1 電源回路又は前記第 2 導電路の少なくともいずれかが所定の異常状態でない場合に前記スイッチ部をオフ状態とし、所定の異常状態である場合にスイッチ部をオン状態とするように動作する。このように、所定の異常状態でない場合には、スイッチ部がオフ状態となり、第 3 導電路側から第 2 導電路側への電力供給が遮断されるため、第 2 導電路で一時的な電圧低下などが生じても、第 3 導電路側から第 2 導電路側へ電流が流れ込むことを防止し得る。よって、所定の異常状態でない場合には、第 2 導電路側の状態が第 3 導電路に影響を与えにくくなり、第 3 導電路の状態が安定的に維持されやすくなる。

一方、所定の異常状態となった場合には、スイッチ部がオン状態となり、第 3 導電路側から第 2 導電路側への電力供給が許容される。このように動作する期間は、第 2 導電路側で電圧又は電流が低下しても、第 3 導電路側から電力が補われ、電圧又は電流の低下を抑制することができる。

**【図面の簡単な説明】****【0008】**

【図1】図1は、実施例1の車両用電源装置を備えた車両用電源システムを概略的に示す回路図である。

【図2】図2は、実施例1の車両用電源装置について、一部を省略して示す回路図である。

【図3】図3は、実施例1の車両用電源装置について、図2の省略部分とは異なる部分を省略して示す回路図である。

【図4】図4は、実施例1の車両用電源装置における、第1電源回路の状態、第2電源回路の状態、スイッチ部（第1スイッチ部）の状態、第2スイッチ部の状態、第2導電路の電圧についての経時的変化を例示するタイミングチャートである。

10

**【発明を実施するための形態】****【0009】**

ここで、本発明の望ましい例を示す。

**【0010】**

本発明の車両用電源装置において、第2導電路は、車両用蓄電部とは異なる第2蓄電部に電氣的に接続されていてもよい。

**【0011】**

このようにすれば、第2蓄電部から第1負荷に電力が供給され得る構成、且つ、第1電源回路から供給される電力によって第2蓄電部が充電され得る構成となる。この構成では、第2蓄電部の充電電圧が低下した場合、第1負荷はその影響を受けやすいが、第3導電路に電氣的に接続された第2負荷には、充電電圧の低下の影響が及びにくくなる。

20

**【0012】**

本発明の車両用電源装置は、第2導電路に印加される電圧の値又は第2導電路を流れる電流の値を検出する検出部を有していてもよい。第1電源回路は、第1導電路に印加された電圧を変換し、第2導電路に印加する電圧を生成する電圧変換部と、第2導電路に印加される電圧の値又は前記第2導電路を流れる電流の値が目標値となるように電圧変換部を駆動する駆動部と、を備えていてもよい。制御部は、検出部が検出する電圧の値又は電流の値が目標値よりも一定値以上低い場合を所定の異常状態としてスイッチ部をオン状態としてもよい。

30

**【0013】**

この車両用電源装置は、第2導電路の電圧又は電流が一定程度低下した場合にスイッチ部をオン状態に切り替え、第3導電路側から第2導電路側に電力を補うように動作する。よって、第2導電路の電圧又は電流が一定程度低下するような事態が生じてても、第2導電路の電圧低下又は電流低下を抑えやすくなる。

**【0014】**

本発明の車両用電源装置は、第2電源回路、第3導電路、及びスイッチ部がそれぞれ複数設けられていてもよい。そして、複数の第2電源回路の各々が、複数の第3導電路にそれぞれ接続されていてもよい。そして、複数のスイッチ部の各々が、複数の第3導電路の各々と第2導電路との間にそれぞれ設けられ、いずれのスイッチ部も、対応する第3導電路側から第2導電路側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わるように動作してもよい。

40

**【0015】**

この車両用電源装置は、各第2電源回路によって各第2負荷に電力を供給することができ、第2導電路側の電圧低下又は電流低下の影響を受けにくい形で、各第2負荷への電力供給が安定的に行われやすくなる。一方、所定の異常状態が発生した場合には、複数のスイッチ部がオン状態に切り替えられ、各第3導電路側から第2導電路側へ電力が供給され得る状態となる。このように、第2導電路側で所定の異常状態が発生したとき、電力を補うための経路が複数確保されるため、第3導電路側から第2導電路側への電力供給がより確実且つより十分に行われやすくなる。

50

## 【 0 0 1 6 】

本発明の車両用電源装置は、スイッチ部に対して並列に設けられるとともに、アノードが第 2 導電路側に接続され、カソードが第 3 導電路側に接続されるダイオードを有していてもよい。そして、制御部がスイッチ部をオフ状態で維持しているときに、ダイオードのアノードと第 2 導電路とが導通し、カソードと第 3 導電路とが導通する構成であってもよい。

## 【 0 0 1 7 】

この車両用電源装置は、制御部がスイッチ部をオフ状態で維持しているとき、第 3 導電路側から第 2 導電路側へ流れ込もうとする電流は遮断されるが、第 2 導電路側から第 3 導電路側へ流れ込もうとする電流はダイオードによって許容される。つまり、第 3 導電路に印加される電圧が第 2 導電路に印加される電圧に対して大きく低下しても、第 2 導電路からダイオードを介して第 3 導電路へ電流が流れ込むことで、第 3 導電路の電圧の低下が抑えられる。よって、第 2 負荷へ電力を供給するための経路である第 3 導電路を、より安定させやすくなる。

## 【 0 0 1 8 】

スイッチ部と並列にダイオードが設けられる上述の車両用電源装置は、第 2 導電路と第 3 導電路との間においてスイッチ部と直列に接続される第 2 スイッチ部を有していてもよい。そして、第 2 スイッチ部は、第 2 導電路側から第 3 導電路側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる構成であってもよい。そして、制御部は、第 1 電源回路又は第 2 導電路の少なくともいずれかが、所定の正常状態である場合にスイッチ部をオフ状態とするとともに第 2 スイッチ部をオン状態とし、所定の異常状態である場合にスイッチ部をオン状態とし、所定の正常状態及び所定の異常状態とは異なる第 2 の異常状態である場合に第 2 スイッチ部をオフ状態とするように動作してもよい。

## 【 0 0 1 9 】

この車両用電源装置は、所定の正常状態である場合、スイッチ部がオフ状態となり、第 2 スイッチ部がオン状態となるため、正常状態のときには、第 3 導電路側から第 2 導電路側への電力供給は遮断され、第 2 導電路側から第 3 導電路側の電力供給は、スイッチ部と並列に設けられたダイオード及びオン状態とされた第 2 スイッチ部を介して可能となる。よって、正常状態のときには、第 2 導電路側での電圧低下の影響が第 3 導電路側に及びにくくなり、第 3 導電路側で電圧が低下した場合には第 2 導電路側から電力が補われるようになる。

所定の異常状態が発生した場合、スイッチ部がオン状態となるため、第 3 導電路側から第 2 導電路側への電力供給が許容される。よって、所定の異常状態のときには、第 3 導電路側から第 2 導電路側へ電力を補うことができる。

第 2 の異常状態が発生した場合、第 2 スイッチ部がオフ状態となるため、スイッチ部と並列に設けられたダイオードを介して第 2 導電路側から第 3 導電路側へ電流が流れ込むような状態を遮断することができる。

## 【 0 0 2 0 】

制御部は、第 2 導電路に印加される電圧の値が所定の電圧閾値以上である場合を第 2 の異常状態として第 2 スイッチ部をオフ状態としてもよい。

## 【 0 0 2 1 】

この車両用電源装置は、第 2 導電路に印加される電圧が所定の電圧閾値以上となるような過電圧状態のときに第 2 スイッチ部をオフ状態とし、過電圧に起因する電流が第 2 導電路側から第 3 導電路側へ流れ込むことを遮断することができる。よって、第 2 導電路が過電圧状態のときに過電圧の影響が第 3 導電路に及ぶことを防ぐことができる。

## 【 0 0 2 2 】

## &lt; 実施例 1 &gt;

以下、本発明を具体化した実施例 1 について説明する。

図 1 で示す車両用電源システム 100（以下、単に電源システム 100 ともいう）は、車両用蓄電部として構成される第 1 蓄電部 91 と、第 1 蓄電部 91 とは異なる第 2 蓄電部

10

20

30

40

50

9 2 と、車両用電源装置 1（以下、単に電源装置 1 ともいう）と、配線部 7 1 , 7 2 , 7 3 A , 7 3 N とを備え、車両に搭載された第 1 負荷 8 1 や第 2 負荷 8 2 A , 8 2 N に電力を供給し得るシステムとして構成されている。

【 0 0 2 3 】

第 1 蓄電部 9 1 は、車両用蓄電部の一例に相当し、例えば、リチウムイオン電池、或いは電気二重層キャパシタ等の蓄電手段によって構成され、第 1 の所定電圧を発生させるものである。例えば、第 1 蓄電部 9 1 の高電位側端子の電位は 4 8 V に保たれ、低電位側端子はグラウンド電位（0 V）に保たれる。第 1 蓄電部 9 1 の高電位側端子は、車両内に設けられた配線部 7 1 に電氣的に接続されており、第 1 蓄電部 9 1 は、配線部 7 1 に対して所定電圧を印加する。第 1 蓄電部 9 1 の低電位側端子は、車両内のグラウンド部に電氣的に接続されている。配線部 7 1 は、電源装置 1 の入力側端子 P 1 に接続されており、入力側端子 P 1 を介して第 1 導電路 4 1 と導通している。

10

【 0 0 2 4 】

第 2 蓄電部 9 2 は、例えば、鉛蓄電池等の蓄電手段によって構成され、第 1 蓄電部 9 1 で発生する第 1 の所定電圧よりも低い第 2 の所定電圧を発生させるものである。例えば、第 2 蓄電部 9 2 の高電位側端子は 1 2 V に保たれ、低電位側端子はグラウンド電位（0 V）に保たれている。第 2 蓄電部 9 2 の高電位側端子は、車両内に設けられた配線部 7 2 に電氣的に接続されており、第 2 蓄電部 9 2 は、配線部 7 2 に対して所定電圧を印加する。第 2 蓄電部 9 2 の低電位側端子は車両内のグラウンド部に電氣的に接続されている。配線部 7 2 は、電源装置 1 の出力側端子 P 2 に接続されており、出力側端子 P 2 を介して第 2 導電路 4 2 と導通している。

20

【 0 0 2 5 】

第 1 負荷 8 1 は、配線部 7 2 に電氣的に接続された負荷であり、配線部 7 2 を介して電源装置 1 又は第 2 蓄電部 9 2 から電力供給を受ける負荷である。第 1 負荷 8 1 としては、公知の様々な車両用負荷を用い得る。

【 0 0 2 6 】

第 2 負荷 8 2 A , 8 2 N は、第 2 蓄電部 9 2 に接続された配線部 7 2 ではなく、他の配線部 7 3 A , 7 3 N に電氣的に接続された負荷であり、これら配線部 7 3 A , 7 3 N を介して電力供給を受ける負荷である。第 2 負荷 8 2 A , 8 2 N としては、公知の様々な車両用負荷を用い得る。第 2 負荷 8 2 A , 8 2 N は、第 1 負荷 8 1 と異なる種類の負荷となっている。第 2 負荷 8 2 A に接続される配線部 7 3 A は、出力側端子 P 3 を介して後述する第 3 導電路 4 3 A に電氣的に接続されており、第 2 負荷 8 2 A は、第 2 電源回路 2 0 A から第 3 導電路 4 3 A 及び配線部 7 3 A を介して電力供給を受け得る。第 2 負荷 8 2 N に接続される配線部 7 3 N は、出力側端子 P 4 を介して後述する第 3 導電路 4 3 N に電氣的に接続されており、第 2 負荷 8 2 N は、第 2 電源回路 2 0 N から第 3 導電路 4 3 N 及び配線部 7 3 N を介して電力供給を受け得る。

30

【 0 0 2 7 】

電源装置 1 は、第 1 導電路 4 1 と、第 2 導電路 4 2 と、複数の第 3 導電路 4 3 A , 4 3 N と、基準導電路 3 と、第 1 電源回路 1 0 と、複数の第 2 電源回路 2 0 A , 2 0 N と、複数のリレー部 R a , R n とを備える。

40

【 0 0 2 8 】

第 1 導電路 4 1 は、第 1 蓄電部 9 1（車両用蓄電部）から電力が供給される経路であり、相対的に高い電圧が印加される一次側（高圧側）の電源ラインとして構成されている。第 1 導電路 4 1 は、配線部 7 1 を介して第 1 蓄電部 9 1 の高電位側端子に導通するとともに、第 1 蓄電部 9 1 から所定の直流電圧が印加される構成をなす。図 1 の構成では、第 1 導電路 4 1 の端子に入力側端子 P 1 が設けられ、この入力側端子 P 1 に配線部 7 1 が接続されている。

【 0 0 2 9 】

第 2 導電路 4 2 は、相対的に低い電圧が印加される二次側（低圧側）の電源ラインとして構成され、1 以上の第 1 負荷 8 1 に電氣的に接続される経路である。第 2 導電路 4 2 は

50

、配線部 7 2 を介して第 2 蓄電部 9 2 の高電位側端子に導通するとともに、第 2 蓄電部 9 2 から第 1 蓄電部 9 1 の出力電圧よりも小さい直流電圧が印加される構成をなす。図 1 の構成では、第 2 導電路 4 2 の端部に出力側端子 P 2 が設けられ、この出力側端子 P 2 に配線部 7 2 が電氣的に接続されている。

【 0 0 3 0 】

第 3 導電路 4 3 A , 4 3 N は、第 1 負荷 8 1 とは異なる 1 以上の第 2 負荷 8 2 A , 8 2 N に電氣的に接続される経路である。第 3 導電路 4 3 A は、配線部 7 3 A を介して第 2 負荷 8 2 A に電氣的に接続されている。第 3 導電路 4 3 N は、配線部 7 3 N を介して第 2 負荷 8 2 N に電氣的に接続されている。

【 0 0 3 1 】

基準導電路 3 は、例えば第 1 電源回路 1 0、第 2 電源回路 2 0 A , 2 0 N など実装される配線基板に設けられた配線パターン、金属層、或いは金属部材として構成されており、車両内のグラウンド部と電氣的に接続されている。

【 0 0 3 2 】

図 2 は、電源装置 1 の構成を具体的に示す回路図であり、一部の回路（第 2 電源回路 2 0 N など）は省略して示している。図 2 のように、第 1 電源回路 1 0 は、車両に搭載されて使用される車両用降圧型 D C D C コンバータとして構成され、主として、電圧変換部 1 1、駆動部 1 5、電圧検出部 1 8、電流検出部 1 9などを備える。第 1 電源回路 1 0 は、第 1 導電路 4 1 に印加された直流電圧（入力電圧）を降圧し、第 2 導電路 4 2 に所望の直流電圧（出力電圧）を印加するように動作する。第 1 導電路 4 1 に印加される電圧とは、第 1 導電路 4 1 と基準導電路 3 との電位差を意味する。第 2 導電路 4 2 に印加される電圧とは、第 2 導電路 4 2 と基準導電路 3 との電位差を意味する。

【 0 0 3 3 】

電圧変換部 1 1 は、第 1 導電路 4 1 と第 2 導電路 4 2 との間に設けられ、第 1 導電路 4 1 に電氣的に接続された半導体スイッチング素子として構成されるハイサイド側の第 1 素子 1 2 と、第 1 素子 1 2 と基準導電路 3（第 1 導電路 4 1 の電位よりも低い所定の基準電位に保たれる導電路）との間に電氣的に接続された半導体スイッチング素子として構成されるローサイド側の第 2 素子 1 3 と、第 1 素子 1 2 及び第 2 素子 1 3 と第 2 導電路 4 2 との間に電氣的に接続されたインダクタ 1 4 とを備える。電圧変換部 1 1 は、スイッチング方式の降圧型 D C D C コンバータの要部をなし、第 1 素子 1 2 のオン動作とオフ動作との切り替えによって第 1 導電路 4 1 に印加された電圧を降圧して第 2 導電路 4 2 に出力する降圧動作を行い得る。

【 0 0 3 4 】

第 1 素子 1 2 及び第 2 素子 1 3 のいずれも、Nチャネル型の M O S F E T として構成され、ハイサイド側の第 1 素子 1 2 のドレインには、第 1 導電路 4 1 の一端が接続され、第 1 導電路 4 1 及び配線部 7 1（図 1）を介して第 1 蓄電部 9 1 の高電位側端子にも電氣的に接続されている。第 1 素子 1 2 のソースには、ローサイド側の第 2 素子 1 3 のドレイン及びインダクタ 1 4 の一端が電氣的に接続されている。第 1 素子 1 2 のゲートには、駆動部 1 5 に設けられた駆動回路 1 7 からの駆動信号及び非駆動信号が入力されるようになっており、駆動部 1 5 からの信号に応じて第 1 素子 1 2 がオン状態とオフ状態とに切り替わるようになっている。ローサイド側の第 2 素子 1 3 のソースは、基準導電路 3 に電氣的に接続され、グラウンド電位に保たれるようになっている。第 2 素子 1 3 のゲートにも、駆動部 1 5 からの駆動信号及び非駆動信号が入力されるようになっており、駆動部 1 5 からの信号に応じて第 2 素子 1 3 がオン状態とオフ状態とに切り替わるようになっている。インダクタ 1 4 は、第 1 素子 1 2 と第 2 素子 1 3 との間の接続部に一端が接続され、その一端は第 1 素子 1 2 のソース及び第 2 素子 1 3 のドレインに電氣的に接続されている。インダクタ 1 4 の他端は、第 2 導電路 4 2 に電氣的に接続されている。

【 0 0 3 5 】

電圧検出部 1 8 は、第 2 導電路 4 2 に電氣的に接続されるとともに第 2 導電路 4 2 の所定位置の電圧に応じた値を制御回路 1 6 に入力する構成をなす。電圧検出部 1 8 は、第 2

10

20

30

40

50

導電路 4 2 の電圧（当該電圧検出部 1 8 の接続位置の電圧）を示す値を制御回路 1 6 に入力し得る公知の電圧検出回路であればよく、図 2 のように、第 2 導電路 4 2 の電圧値を直接的に制御回路 1 6 に入力するように構成されていてもよく、第 2 導電路 4 2 の電圧を分圧して制御回路 1 6 に入力するような分圧回路として構成されていてもよい。

【 0 0 3 6 】

電流検出部 1 9 は、抵抗器 1 9 A 及び検出回路 1 9 B を有し、第 2 導電路 4 2 を流れる電流を示す値（具体的には、第 2 導電路 4 2 を流れる電流の値に応じたアナログ電圧）を出力する。検出回路 1 9 B は、例えば差動増幅器として構成され、電圧変換部 1 1 からの出力電流によって抵抗器 1 9 A に生じた電圧降下は、検出回路 1 9 B（差動増幅器）で増幅されて出力電流に応じた検出電圧（アナログ電圧）となり、制御回路 1 6 に入力される。そして、この検出電圧（アナログ電圧）は、制御回路 1 6 に設けられた図示しない A / D 変換器によってデジタル値に変換される。

10

【 0 0 3 7 】

駆動部 1 5 は、制御回路 1 6 と駆動回路 1 7 とを備える。制御回路 1 6 は、例えば、マイクロコンピュータとして構成され、様々な演算処理を行う CPU、プログラム等の情報を記憶する ROM、一時的に発生した情報を記憶する RAM、入力されたアナログ電圧をデジタル値に変換する A / D 変換器などを備える。

【 0 0 3 8 】

制御回路 1 6 は、電圧変換部 1 1 に降圧動作を行わせる場合に、電圧検出部 1 8 によって第 2 導電路 4 2 の電圧（第 2 導電路 4 2 と基準導電路 3 との電位差）を検出しながら、第 2 導電路 4 2 の電圧を設定された目標値に近づけるようにフィードバック演算を行い、PWM 信号を発生させる。即ち、電圧検出部 1 8 によって検出される第 2 導電路 4 2 の電圧が目標値よりも小さければ目標値に近づけるようにフィードバック演算によってデューティを増大させ、電圧検出部 1 8 によって検出される第 2 導電路 4 2 の電圧が目標値よりも大きければ目標値に近づけるようにフィードバック演算によってデューティを減少させるようにデューティを調整する。

20

【 0 0 3 9 】

駆動回路 1 7 は、制御回路 1 6 から与えられた PWM 信号に基づいて、第 1 素子 1 2 及び第 2 素子 1 3 のそれぞれを各制御周期で交互にオンするためのオン信号を、第 1 素子 1 2 及び第 2 素子 1 3 のゲートに印加する。第 1 素子 1 2 のゲートに印加されるオン信号は、第 2 素子 1 3 のゲートに与えられるオン信号に対して位相が略反転しており且つ所謂デッドタイムが確保されたオン信号が与えられる。

30

【 0 0 4 0 】

図 2 のように、第 2 電源回路 2 0 A も、第 1 電源回路 1 0 と同様の車両用降圧型 DCDC コンバータとして構成されている。第 2 電源回路 2 0 A は、主として、電圧変換部 2 1 A、制御部 2 5 A、電圧検出部 2 8 A、電流検出部 2 9 Aなどを備え、基本構成や基本動作は第 1 電源回路 1 0 と同様となっており、第 1 導電路 4 1 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 4 3 A に所望の直流電圧（出力電圧）を印加するように動作する。第 3 導電路 4 3 A に印加される電圧とは、第 3 導電路 4 3 A と基準導電路 3 との電位差を意味する。

40

【 0 0 4 1 】

電圧変換部 2 1 A は、第 1 導電路 4 1 と第 3 導電路 4 3 A との間に設けられ、第 1 導電路 4 1 に電氣的に接続された半導体スイッチング素子として構成されるハイサイド側の第 1 素子 2 2 A と、第 1 素子 2 2 A と基準導電路 3 との間に電氣的に接続された半導体スイッチング素子として構成されるローサイド側の第 2 素子 2 3 A と、第 1 素子 2 2 A 及び第 2 素子 2 3 A と第 3 導電路 4 3 A との間に電氣的に接続されたインダクタ 2 4 A とを備える。第 1 素子 2 2 A 及び第 2 素子 2 3 A のいずれも、N チャネル型の MOSFET として構成されている。

【 0 0 4 2 】

電圧検出部 1 8 は、第 3 導電路 4 3 A に電氣的に接続されるとともに第 3 導電路 4 3 A

50



の所定位置の電圧に応じた値を制御回路 26A に入力する構成をなす。電圧検出部 28A は、第 3 導電路 43A の電圧（当該電圧検出部 28A の接続位置の電圧）を示す値を制御回路 26A に入力し得る公知の電圧検出回路として構成されている。電流検出部 29A は、抵抗器 30A 及び検出回路 31A を有し、第 3 導電路 43A を流れる電流を示す値（具体的には、第 3 導電路 43A を流れる電流の値に応じたアナログ電圧）を出力する。検出回路 31A は、例えば差動増幅器として構成され、電圧変換部 21A からの出力電流によって抵抗器 30A に生じた電圧降下は、検出回路 31A（差動増幅器）で増幅されて出力電流に応じた検出電圧（アナログ電圧）となり、制御回路 26A に入力される。

#### 【0043】

制御部 25A は、制御回路 26A と駆動回路 27A とを備える。制御回路 26A は、例えば、マイクロコンピュータとして構成され、CPU、ROM、RAM、A/D 変換器などを備える。制御回路 26A は、電圧変換部 21A に降圧動作を行わせる場合に、電圧検出部 28A によって第 3 導電路 43A の電圧（第 3 導電路 43A と基準導電路 3 との電位差）を検出しながら、第 3 導電路 43A の電圧を設定された目標値に近づけるようにフィードバック演算を行い、PWM 信号を発生させる。駆動回路 27A は、制御回路 26A から与えられた PWM 信号に基づいて、第 1 素子 22A 及び第 2 素子 23A のそれぞれを各制御周期で交互にオンするためのオン信号を、第 1 素子 22A 及び第 2 素子 23A のゲートに印加する。

#### 【0044】

図 1 のように、電源装置 1 には、上述した第 2 電源回路 20A と同様の構成をなす回路が第 2 電源回路 20A に対して並列に設けられている。この第 2 電源回路 20N も、第 1 電源回路 10、第 2 電源回路 20A と同様の車両用降圧型 DCDC コンバータとして構成されている。

#### 【0045】

図 3 は、電源装置 1 の構成を具体的に示す回路図であり、一部の回路（第 2 電源回路 20A など）は省略して示している。第 2 電源回路 20N は、主として、電圧変換部 21N、制御部 25N、電圧検出部 28N、電流検出部 29N などを備え、基本構成や基本動作は第 1 電源回路 10 や第 2 電源回路 20A と同様となっており、第 1 導電路 41 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 43N に所望の直流電圧（出力電圧）を印加するように動作する。第 3 導電路 43N に印加される電圧とは、第 3 導電路 43N と基準導電路 3 との電位差を意味する。

#### 【0046】

電圧変換部 21N は、第 1 導電路 41 と第 3 導電路 43N との間に設けられ、第 1 導電路 41 に電氣的に接続された半導体スイッチング素子として構成されるハイサイド側の第 1 素子 22N と、第 1 素子 22N と基準導電路 3 との間に電氣的に接続された半導体スイッチング素子として構成されるローサイド側の第 2 素子 23N と、第 1 素子 22N 及び第 2 素子 23N と第 3 導電路 43N との間に電氣的に接続されたインダクタ 24N とを備える。第 1 素子 22N 及び第 2 素子 23N のいずれも、N チャネル型の MOSFET として構成されている。

#### 【0047】

電圧検出部 18 は、第 3 導電路 43N に電氣的に接続されるとともに第 3 導電路 43N の所定位置の電圧に応じた値を制御回路 26N に入力する構成をなす。電圧検出部 28N は、第 3 導電路 43N の電圧（当該電圧検出部 28N の接続位置の電圧）を示す値を制御回路 26N に入力し得る公知の電圧検出回路として構成されている。電流検出部 29N は、抵抗器 30N 及び検出回路 31N を有し、第 3 導電路 43N を流れる電流を示す値（具体的には、第 3 導電路 43N を流れる電流の値に応じたアナログ電圧）を出力する。検出回路 31N は、例えば差動増幅器として構成され、電圧変換部 21N からの出力電流によって抵抗器 30N に生じた電圧降下は、検出回路 31N（差動増幅器）で増幅されて出力電流に応じた検出電圧（アナログ電圧）となり、制御回路 26N に入力される。

#### 【0048】

制御部 25N は、制御回路 26N と駆動回路 27N とを備える。制御回路 26N は、例えば、マイクロコンピュータとして構成され、CPU、ROM、RAM、A/D変換器などを備える。制御回路 26N は、電圧変換部 21N に降圧動作を行わせる場合に、電圧検出部 28N によって第 3 導電路 43N の電圧（第 3 導電路 43N と基準導電路 3 との電位差）を検出しながら、第 3 導電路 43N の電圧を設定された目標値に近づけるようにフィードバック演算を行い、PWM 信号を発生させる。駆動回路 27N は、制御回路 26N から与えられた PWM 信号に基づいて、第 1 素子 22N 及び第 2 素子 23N のそれぞれを各制御周期で交互にオンするためのオン信号を、第 1 素子 22N 及び第 2 素子 23N のゲートに印加する。

【0049】

10

このように、電源装置 1 には、複数の第 2 電源回路 20A、20N が並列に設けられ、いずれも、同期整流方式の降圧型 DCDC コンバータとして機能し、第 1 導電路 41 に印加された電圧を変換し、対応する第 3 導電路に所望の電圧を印加するように動作する。第 2 電源回路 20A は、ローサイド側の第 2 素子 23A のオン動作とオフ動作との切り替えを、ハイサイド側の第 1 素子 22A の動作と同期させて行うことで、第 1 導電路 41 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 43A に所望の直流電圧（出力電圧）を印加する。同様に、第 2 電源回路 20N は、ローサイド側の第 2 素子 23N のオン動作とオフ動作との切り替えを、ハイサイド側の第 1 素子 22N の動作と同期させて行うことで、第 1 導電路 41 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 43N に所望の直流電圧（出力電圧）を印加する。

20

【0050】

図 1 のように、電源装置 1 では、第 1 電源回路 10 が第 2 導電路 42 に接続されており、複数の第 2 電源回路 20A、20N の各々が、複数の第 3 導電路 43A、43N にそれぞれ接続されている。そして、複数設けられた第 3 導電路 43A、43N の各々と第 2 導電路 42 との間の各経路には、リレー部 Ra、Rn がそれぞれ設けられ、各経路においてスイッチ部 51A、51N がそれぞれ介在している。

【0051】

リレー部 Ra は、一部がスイッチ部 51A として機能する MOSFET 50A と、一部が第 2 スwitch部 62A として機能する MOSFET 60A と、を備え、これら MOSFET 50A 及び MOSFET 60A が第 2 導電路 42 と第 3 導電路 43A との間に直列に接続されている。

30

【0052】

MOSFET 50A は、Nチャネル型の MOSFET として構成され、ソースが第 2 導電路 42 に電氣的に接続され、ドレインが MOSFET 60A のドレインに電氣的に接続されている。ダイオード 53A は、MOSFET 50A のボディダイオードであり、アノードが第 2 導電路 42 に電氣的に接続され、カソードが MOSFET 60A のドレイン及びダイオード 63A のカソードに電氣的に接続されている。MOSFET 50A のうち、ダイオード 53A を除く部分がスイッチ部 51A である。スイッチ部 51A は、第 3 導電路 43A と第 2 導電路 42 との間に設けられ、第 3 導電路 43A 側から第 2 導電路 42 側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる。

40

【0053】

MOSFET 60A は、Nチャネル型の MOSFET として構成され、ソースが第 3 導電路 43A に電氣的に接続され、ドレインが MOSFET 50A のドレインに電氣的に接続されている。ダイオード 63A は、MOSFET 60A のボディダイオードであり、アノードが第 3 導電路 43A に電氣的に接続され、カソードが MOSFET 50A のドレイン及びダイオード 53A のカソードに電氣的に接続されている。MOSFET 60A のうち、ダイオード 63A を除く部分が第 2 スwitch部 62A である。第 2 スwitch部 62A は、第 2 導電路 42 と第 3 導電路 43A との間においてスイッチ部 51A と直列に接続され、第 2 導電路 42 側から第 3 導電路 43A 側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる。

50

## 【 0 0 5 4 】

リレー部 R n も、リレー部 R a と同様の構成をなし、リレー部 R a と同様に機能する。リレー部 R n は、一部がスイッチ部 5 1 N として機能する MOS F E T 5 0 N と、一部が第 2 スwitch部 6 2 N として機能する MOS F E T 6 0 N と、を備え、これら MOS F E T 5 0 N 及び MOS F E T 6 0 N が第 2 導電路 4 2 と第 3 導電路 4 3 N との間に直列に接続されている。MOS F E T 5 0 N のうち、ダイオード 5 3 N ( ボディダイオード ) を除く部分がスイッチ部 5 1 N である。MOS F E T 6 0 N のうち、ダイオード 6 3 N を除く部分が第 2 スwitch部 6 2 N である。

## 【 0 0 5 5 】

次に、電源装置 1 で行われる制御について詳述する。

10

図 1 で示す電源システム 1 0 0 では、車両を始動させるための図示しない始動スイッチ ( 例えば、イグニッションスイッチ ) がオン状態である場合に外部装置から電源装置 1 に対してオン信号 ( 例えばイグニッションオン信号 ) が与えられるようになっており、始動スイッチがオフ状態である場合に外部装置から電源装置 1 に対してオフ信号 ( 例えば、イグニッションオフ信号 ) が与えられるようになっている。なお、図 4 の例では、電源装置 1 に入力される信号がオフ信号 ( 始動スイッチがオフ状態であることを示す信号 ) からオン信号 ( 始動スイッチがオン状態であることを示す信号 ) に切り替わったタイミングが時間 t 1 である。

## 【 0 0 5 6 】

図 4 で示す例では、外部から電源装置 1 に与えられる信号がオフ信号からオン信号に切り替わったことを開始条件として第 1 電源回路 1 0 の駆動部 1 5 が電圧変換部 1 1 の駆動を開始し、電圧変換動作を行わせる。第 1 電源回路 1 0 は、同期整流方式の降圧型 D C D C コンバータとして機能し、駆動部 1 5 の制御により、ローサイド側の第 2 素子 1 3 のオン動作とオフ動作との切り替えを、ハイサイド側の第 1 素子 1 2 の動作と同期させて行うことで、第 1 導電路 4 1 に印加された直流電圧 ( 入力電圧 ) を降圧し、第 2 導電路 4 2 に所望の直流電圧 ( 出力電圧 ) を印加する。第 2 導電路 4 2 に印加される直流電圧 ( 出力電圧 ) の大きさは、第 1 素子 1 2 のゲートに与える P W M 信号のデューティ比に応じて定まる。図 1 の例では、電源装置 1 の外部に設けられた外部 E C U 1 0 2 ( 制御 E C U ) から駆動部 1 5 に対して目標電圧及び目標電流の各指示値が入力されるようになっている。駆動部 1 5 は、所定の通常状態のとき、電圧検出部 1 8、電流検出部 1 9、及び制御回路 1 6 によって監視される第 2 導電路 4 2 の電圧値及び電流値に基づき、第 2 導電路 4 2 の電圧値及び電流値を外部 E C U 1 0 2 から指示された目標電圧値及び目標電流値に近づけるように、フィードバック演算を繰り返して P W M 信号のデューティを調整しつつ電圧変換部 1 1 に降圧動作を行わせる。なお、出力側導電路 ( 第 2 導電路 4 2 ) で検出される電圧値及び電流値に基づいて電圧変換部 1 1 の出力電圧値及び出力電流値を目標電圧値及び目標電流値に近づける制御は、公知の様々な制御を採用し得る。

20

30

## 【 0 0 5 7 】

また、駆動部 1 5 は、所定条件の成立時に、目標電圧値及び目標電流値のいずれか一方又は両方を、外部 E C U 1 0 2 から指示された値よりも小さくするように制限する。例えば、所定条件の成立時は、第 1 導電路 4 1 又は第 2 導電路 4 2 のいずれかの電圧値が所定電圧値以上となった場合であってもよく、第 1 導電路 4 1 又は第 2 導電路 4 2 のいずれかの電流値が所定電流値以上となった場合であってもよく、電源装置 1 の所定位置の温度が所定温度以上となった場合であってもよい。このような所定条件の成立時に、目標電圧値及び目標電流値のいずれか一方又は両方を、外部 E C U 1 0 2 から指示された値よりも小さくするように制限する。

40

## 【 0 0 5 8 】

このように、駆動部 1 5 は、通常時には、目標電圧値及び目標電流値を外部 E C U 1 0 2 ( 制御 E C U ) から指示された値に設定し、所定条件の成立時には、目標電圧値及び目標電流値のいずれか一方又は両方を、外部 E C U 1 0 2 から指示された値よりも小さくするように制限する。いずれの場合でも、目標電圧値及び目標電流値が設定され、電圧検出

50

部 1 8、電流検出部 1 9、及び制御回路 1 6 によって検出される第 2 導電路 4 2 の電圧値（実際の電圧値）及び電流値（実際の電流値）に基づき、第 2 導電路 4 2 の電圧値及び電流値を目標電圧値及び目標電流値に近づけるように駆動部 1 5 によって制御がなされる。

【 0 0 5 9 】

同様に、各第 2 電源回路 2 0 A、2 0 N の各制御部 2 5 A、2 5 N も、外部から電源装置 1 に与えられる信号がオフ信号からオン信号に切り替わったことを開始条件として電圧変換部 2 1 A、2 1 N の駆動を開始し、電圧変換動作を行わせる。第 2 電源回路 2 0 A、2 0 N の各々も、同期整流方式の降圧型 D C D C コンバータとして機能する。図 2 で示す第 2 電源回路 2 0 A は、制御部 2 5 A の制御により、第 1 導電路 4 1 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 4 3 A に所望の直流電圧（出力電圧）を印加する。第 3 導電路 4 3 A に印加される直流電圧（出力電圧）の大きさは、第 1 素子 2 2 A のゲートに与える P W M 信号のデューティ比に応じて定まる。図 3 で示す第 2 電源回路 2 0 N は、制御部 2 5 N の制御により、第 1 導電路 4 1 に印加された直流電圧（入力電圧）を降圧し、第 3 導電路 4 3 N に所望の直流電圧（出力電圧）を印加する。第 3 導電路 4 3 N に印加される直流電圧（出力電圧）の大きさは、第 1 素子 2 2 N のゲートに与える P W M 信号のデューティ比に応じて定まる。

【 0 0 6 0 】

図 2 で示す駆動部 1 5 の制御回路 1 6 は、電圧検出部 1 8 によって検出される第 2 導電路 4 2 の電圧値（実際の電圧値）と設定中の目標電圧値との差が所定の第 1 値未満であり、且つ、電流検出部 1 9 によって検出される第 2 導電路 4 2 の電流値（実際の電流値）と設定中の目標電流値との差が所定の第 2 値未満である場合、正常状態であるとして、第 2 電源回路 2 0 A の制御回路 2 6 A 及び第 2 電源回路 2 0 N の制御回路 2 6 N に所定の正常信号を出力するようになっている。一方、制御回路 1 6 は、電圧検出部 1 8 によって検出される第 2 導電路 4 2 の電圧値（実際の電圧値）が設定中の目標電圧値よりも低く、それらの差が上記第 1 値以上である場合、又は、電流検出部 1 9 によって検出される第 2 導電路 4 2 の電流値（実際の電流値）が設定中の目標電流値よりも低く、それらの差が上記第 2 値以上である場合、第 2 電源回路 2 0 A の制御回路 2 6 A 及び第 2 電源回路 2 0 N の制御回路 2 6 N に第 1 の異常信号を出力するようになっている。図 4 の例では、何らかの理由によって時間  $t_2$  で第 1 電源回路 1 0 の出力が停止しており、時間  $t_3$  で第 1 の異常信号が出力されている。また、制御回路 1 6 は、電圧検出部 1 8 によって検出される第 2 導電路 4 2 の電圧値（実際の電圧値）が、所定の電圧閾値以上である場合（第 2 の異常状態である場合）、第 2 電源回路 2 0 A の制御回路 2 6 A 及び第 2 電源回路 2 0 N の制御回路 2 6 N に第 2 の異常信号を出力するようになっている。

【 0 0 6 1 】

第 2 電源回路 2 0 A の制御部 2 5 A は、電圧変換部 2 1 A の駆動開始後、制御回路 1 6 から正常信号が出力されている場合（即ち、第 1 電源回路 1 0 及び第 2 導電路 4 2 が所定の正常状態である場合）、スイッチ部 5 1 A（第 1 スイッチ部）をオフ状態とするとともに第 2 スイッチ部 6 2 A をオン状態とする。図 4 の例では、時間  $t_1$  から時間  $t_3$  までの間は、スイッチ部 5 1 A（第 1 スイッチ部）がオフ状態とされ、第 2 スイッチ部 6 2 A がオン状態とされるため、第 3 導電路 4 3 A 側から第 2 導電路 4 2 側へ電流が流れることが遮断される。また、第 3 導電路 4 3 A の電位が第 2 導電路 4 2 の電位よりも一定程度低くなった場合には、ダイオード 5 3 A 及び第 2 スイッチ部 6 2 A を介して電流が流れ、第 3 導電路 4 3 A の電位の低下が抑えられる。また、第 2 電源回路 2 0 N の制御部 2 5 N も同様に動作し、電圧変換部 2 1 N の駆動開始後、制御回路 1 6 から正常信号が出力されている場合、スイッチ部 5 1 N（第 1 スイッチ部）をオフ状態とするとともに第 2 スイッチ部 6 2 N をオン状態とし、第 3 導電路 4 3 N 側から第 2 導電路 4 2 側へ電流が流れることを遮断しつつ、第 3 導電路 4 3 N の電位が第 2 導電路 4 2 の電位よりも一定程度低くなった場合には、ダイオード 5 3 N 及び第 2 スイッチ部 6 2 N を介して電流が流れる。

【 0 0 6 2 】

第 2 電源回路 2 0 A の制御部 2 5 A は、電圧変換部 2 1 A の駆動開始後、制御回路 1 6

から第1の異常信号が出力されている場合（即ち、検出部5が検出する第2導電路42の電圧値が目標電圧値よりも第1値以上低い場合、又は検出部5が検出する第2導電路42の電流値が目標電流値よりも第2値以上低い場合）に、スイッチ部51A（第1スイッチ部）をオン状態とし、第2スイッチ部62Aもオン状態で維持する。同様に、第2電源回路20Nの制御部25Nは、電圧変換部21Nの駆動開始後、制御回路16から第1の異常信号が出力されている場合に、スイッチ部51N（第1スイッチ部）をオン状態とし、第2スイッチ部62Nもオン状態で維持する。このように、第2導電路42に対する出力が低下した場合にスイッチ部51A、51Nがオン状態に切り替えられるため、第2電源回路20A、20Nから供給される電力の一部が、第2導電路42に補充されることになる。なお、図4の例では、時間t3から時間t4までの期間に制御回路16から第1の異常信号が出力されている。また、時間t4の後には、第1の異常信号が解除され、時間t4から時間t5までの間は、正常信号が出力されている。

10

**【0063】**

第2電源回路20Aの制御部25Aは、電圧変換部21Aの駆動開始後、制御回路16から第2の異常信号が出力されている場合（即ち、検出部5が検出する第2導電路42の電圧値が所定の電圧閾値以上である場合（第2の異常状態である場合））に、スイッチ部51A（第1スイッチ部）をオフ状態とし、第2スイッチ部62Aもオフ状態とする。同様に、第2電源回路20Nの制御部25Nは、電圧変換部21Nの駆動開始後、制御回路16から第2の異常信号が出力されている場合に、スイッチ部51N（第1スイッチ部）をオフ状態とし、第2スイッチ部62Nもオフ状態とする。このように、第2導電路42が過電圧状態となった場合に第2スイッチ部62A、62Nがオフ状態に切り替えられるため、第2導電路42の過電圧の影響が第3導電路43A、43Nに及ばなくなり、第3導電路43A、43Nが過電圧となることを防ぐことができる。なお、図4の例では、時間t5から時間t6までの期間に制御回路16から第2の異常信号が出力されている。

20

**【0064】**

以下、本構成の効果を例示する。

上述した車両用電源装置1は、第1蓄電部91（車両用蓄電部）から電力が供給される経路である第1導電路41に印加された電圧を変換して第2導電路42に電圧を印加する第1電源回路10と、第1導電路41に印加された電圧を変換して第3導電路43A、43Nに電圧を印加する第2電源回路20A、20Nとを有する。このように構成されるため、第1負荷81に対しては、第2導電路42を介して電力を供給することができ、第2負荷82A、82Nに対しては、第3導電路43A、43Nを介して電力を供給することができる。

30

**【0065】**

そして、制御部25A、25Nは、第1電源回路10又は第2導電路42の少なくともいずれかが所定の異常状態である場合にスイッチ部51A、51Nをオン状態とし、そうでない場合にスイッチ部51A、51Nをオフ状態とする。このように、所定の異常状態でない場合には、スイッチ部51A、51Nがオフ状態となり、第3導電路43A、43N側から第2導電路42側への電力供給が遮断されるため、第2導電路42で一時的な電圧低下などが生じても、第3導電路43A、43N側から第2導電路42側へ電流が流れ込むことを防止し得る。よって、所定の異常状態でない場合には、第2導電路42側の状態が第3導電路43A、43Nに影響を与えにくくなり、第3導電路43A、43Nの状態が安定的に維持されやすくなる。一方、所定の異常状態となった場合には、スイッチ部51A、51Nがオン状態となり、第3導電路43A、43N側から第2導電路42側への電力供給が許容される。このように動作する期間は、第2導電路42側で電圧又は電流が低下しても、第3導電路43A、43N側から電力が補われ、電圧又は電流の低下を抑制することができる。

40

**【0066】**

第2導電路42は、第1蓄電部91（車両用蓄電部）とは異なる第2蓄電部92に電氣的に接続されている。この構成では、第2蓄電部92から第1負荷81に電力が供給され

50

得る構成、且つ、第1電源回路10から供給される電力によって第2蓄電部92が充電され得る構成となる。この構成では、第2蓄電部92の充電電圧が低下した場合、第1負荷81はその影響を受けやすいが、第3導電路43A、43Nに電氣的に接続された第2負荷82A、82Nには、充電電圧の低下の影響が及びにくくなる。

【0067】

車両用電源装置1は、第2導電路42に印加される電圧の値又は第2導電路42を流れる電流の値を検出する検出部5を有する。具体的には、電圧検出部18、電流検出部19、及び制御回路16によって検出部5が構成されている。そして、第1電源回路10は、第1導電路41に印加された電圧を変換し、第2導電路42に印加する電圧を生成する電圧変換部11と、第2導電路42に印加される電圧の値又は第2導電路42を流れる電流の値が目標値となるように電圧変換部11を駆動する駆動部15とを備える。制御部25A、25Nは、検出部5が検出する電圧の値又は電流の値が目標値よりも一定値以上低い場合を所定の異常状態としてスイッチ部51A、51Nをオン状態とするように動作する。この車両用電源装置1は、第2導電路42の電圧値又は電流値が一定程度低下した場合にスイッチ部51A、51Nをオン状態に切り替え、第3導電路43A、43N側から第2導電路42側に電力を補うように動作する。よって、第2導電路42の電圧値又は電流値が一定程度低下するような事態が生じても、第2導電路42の電圧低下又は電流低下を抑えやすくなる。

【0068】

車両用電源装置1は、複数の第2電源回路20A、20N、複数の第3導電路43A、43N、及び複数のスイッチ部51A、51Nをそれぞれ備えている。そして、複数の第2電源回路20A、20Nの各々が、複数の第3導電路43A、43Nにそれぞれ接続されて、複数のスイッチ部51A、51Nの各々が、複数の第3導電路43A、43Nの各々と第2導電路42との間にそれぞれ設けられている。そして、スイッチ部51A、51Nのいずれも、対応する第3導電路側から第2導電路42側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わるように動作する。この車両用電源装置1は、第2電源回路20A、20Nの各々によって第2負荷82A、82Nの各々に電力を供給することができ、第2導電路42側の電圧低下又は電流低下の影響を受けにくい形で、第2負荷82A、82Nへの電力供給が安定的に行われやすくなる。一方、所定の異常状態が発生した場合には、複数のスイッチ部51A、51Nがオン状態に切り替えられ、第3導電路43A、43N側から第2導電路42側へ電力が供給され得る状態となる。このように、第2導電路42側で所定の異常状態が発生したとき、電力を補うための経路が複数確保されるため、第3導電路43A、43N側から第2導電路42側への電力供給がより確実且つより十分に行われやすくなる。

【0069】

車両用電源装置1は、スイッチ部に対して並列に設けられるとともに、アノードが第2導電路42側に接続され、カソードが第3導電路側に接続されるダイオード53A、53Nを有する。そして、制御部25A、25Nがスイッチ部51A、51Nをオフ状態で維持しているときに、ダイオード53A、53Nのアノードと第2導電路42とが導通し、各カソードが第3導電路43A、43Nのそれぞれと導通するように構成されている。この車両用電源装置1は、制御部25A、25Nがスイッチ部51A、51Nをオフ状態で維持しているとき、第3導電路43A、43N側から第2導電路42側へ流れ込もうとする電流は遮断されるが、第2導電路42側から第3導電路43A、43N側へ流れ込もうとする電流はダイオード53A、53Nによって許容される。つまり、第3導電路43A、43Nに印加される電圧が第2導電路42に印加される電圧に対して大きく低下しても、第2導電路42からダイオード53A、53Nを介して第3導電路43A、43Nへ電流が流れ込むことで、第3導電路43A、43Nの電圧の低下が抑えられる。よって、第2負荷82A、82Nへ電力を供給するための経路である第3導電路43A、43Nを、より安定させやすくなる。

【0070】

車両用電源装置 1 は、第 2 導電路 4 2 と第 3 導電路 4 3 A , 4 3 N の各々との間においてスイッチ部 5 1 A , 5 1 N の各々と直列に第 2 スイッチ部 6 2 A , 6 2 N がそれぞれ設けられている。そして、第 2 スイッチ部 6 2 A , 6 2 N は、第 2 導電路 4 2 側から第 3 導電路 4 3 A , 4 3 N 側への電力供給を遮断するオフ状態と、許容するオン状態とに切り替わる構成となっている。そして、制御部 2 5 A , 2 5 N は、第 1 電源回路 1 0 及び第 2 導電路 4 2 が所定の正常状態である場合にスイッチ部 5 1 A , 5 1 N をオフ状態とするとともに第 2 スイッチ部 6 2 A , 6 2 N をオン状態とし、所定の異常状態である場合にスイッチ部 5 1 A , 5 1 N をオン状態とし、所定の正常状態及び所定の異常状態とは異なる第 2 の異常状態である場合に第 2 スイッチ部 6 2 A , 6 2 N をオフ状態とするように動作する。この車両用電源装置 1 は、所定の正常状態である場合、スイッチ部 5 1 A , 5 1 N がオフ状態となり、第 2 スイッチ部 6 2 A , 6 2 N がオン状態となるため、正常状態のときには、第 3 導電路 4 3 A , 4 3 N 側から第 2 導電路 4 2 側への電力供給は遮断され、第 2 導電路 4 2 側から第 3 導電路 4 3 A , 4 3 N 側の電力供給は、スイッチ部 5 1 A , 5 1 N と並列に設けられたダイオード 5 3 A , 5 3 N 及びオン状態とされた第 2 スイッチ部 6 2 A , 6 2 N を介して可能となる。よって、正常状態のときには、第 2 導電路 4 2 側での電圧低下の影響が第 3 導電路 4 3 A , 4 3 N 側に及びにくくなり、第 3 導電路 4 3 A , 4 3 N 側で電圧が低下した場合には第 2 導電路 4 2 側から電力が補われるようになる。一方、所定の異常状態が発生した場合、スイッチ部 5 1 A , 5 1 N がオン状態となるため、第 3 導電路 4 3 A , 4 3 N 側から第 2 導電路 4 2 側への電力供給が許容される。よって、所定の異常状態のときには、第 3 導電路 4 3 A , 4 3 N 側から第 2 導電路 4 2 側へ電力を補うことができる。また、第 2 の異常状態が発生した場合、第 2 スイッチ部 6 2 A , 6 2 N がオフ状態となるため、スイッチ部 5 1 A , 5 1 N と並列に設けられたダイオード 5 3 A , 5 3 N を介して第 2 導電路 4 2 側から第 3 導電路 4 3 A , 4 3 N 側へ電流が流れ込むような状態を遮断することができる。

#### 【 0 0 7 1 】

制御部 2 5 A , 2 5 N は、第 2 導電路 4 2 に印加される電圧の値が所定の電圧閾値以上である場合を第 2 の異常状態として第 2 スイッチ部 6 2 A , 6 2 N をオフ状態とする。この車両用電源装置 1 は、第 2 導電路 4 2 に印加される電圧が所定の電圧閾値以上となるような過電圧状態のときに第 2 スイッチ部 6 2 A , 6 2 N をオフ状態とし、過電圧に起因する電流が第 2 導電路 4 2 側から第 3 導電路 4 3 A , 4 3 N 側へ流れ込むことを遮断することができる。よって、第 2 導電路 4 2 が過電圧状態のときに過電圧の影響が第 3 導電路 4 3 A , 4 3 N に及ぶことを防ぐことができる。

#### 【 0 0 7 2 】

##### < 他の実施例 >

本発明は上記記述及び図面によって説明した実施例に限定されるものではなく、例えば次のような実施例も本発明の技術的範囲に含まれる。また、上述した実施例の特徴や後述する実施例の特徴は矛盾しない範囲で様々に組み合わせることが可能である。

#### 【 0 0 7 3 】

実施例 1 では、2 つの第 2 電源回路 2 0 A , 2 0 N が設けられた構成を例示したが、第 2 電源回路は 1 つであってもよく、3 以上の複数であってもよい。

#### 【 0 0 7 4 】

実施例 1 では、第 1 電源回路 1 0 、第 2 電源回路 2 0 A , 2 0 N が降圧型の D C D C コンバータであったが、昇圧型の D C D C コンバータであってもよい。或いは、昇降圧型の D C D C コンバータとして動作し得るものであってもよい。

#### 【 0 0 7 5 】

実施例 1 では、第 1 電源回路 1 0 の制御回路 1 6 から異常信号を出力する構成を例示したが、第 2 電源回路 2 0 A , 2 0 N の各制御部 2 5 A , 2 5 N ( 具体的には、各制御回路 2 6 A , 2 6 N ) のそれぞれが、制御回路 1 6 から情報 ( 具体的には、設定中の目標電圧値及び目標電流値の情報、検出部 5 が検出した電圧値及び電流値の情報 ) を取得し得るように構成されていてもよい。この場合、制御部 2 5 A , 2 5 N のいずれも、第 2 導電路 4

2の電圧値（実際の電圧値）と目標電圧値との差が所定の第1値未満であり、且つ、第2導電路42の電流値（実際の電流値）と目標電流値との差が所定の第2値未満である場合を正常状態として、上述の動作（正常信号が出力されるとき動作）を行うようにしてもよい。また、制御部25A、25Nのいずれも、第2導電路42の電圧値（実際の電圧値）が目標電圧値よりも低く、それらの差が上記第1値以上である場合、又は、第2導電路42の電流値（実際の電流値）が目標電流値よりも低く、それらの差が上記第2値以上である場合を所定の異常状態として、上述の動作（第1の異常信号が出力されるとき動作）を行うようにしてもよい。また、制御部25A、25Nのいずれも、第2導電路42の電圧値（実際の電圧値）が、所定の電圧閾値以上である場合を第2の異常状態として、上述の動作（第2の異常信号が出力されるとき動作）を行うようにしてもよい。

10

#### 【0076】

実施例1では、第1電源回路10、第2電源回路20A、20Nのいずれもが単相式のDCDCコンバータであったが、いずれか又は全てが多相式のDCDCコンバータであってもよい。

#### 【0077】

実施例1では、出力側となる第2導電路42に第2蓄電部92が電氣的に接続された構成を例示したが、第2導電路42に第2蓄電部92が電氣的に接続されていなくてもよい。

#### 【0078】

実施例1では、第1電源回路10、第2電源回路20A、20Nのいずれも、第2素子がスイッチング素子として構成された同期整流方式の降圧型DCDCコンバータとなっていたが、第2素子がダイオード（第1素子側にカソードが接続され基準導電路側にアノードが接続されたダイオード）として構成されたダイオード方式の降圧型DCDCコンバータとなってもよい。

20

#### 【符号の説明】

#### 【0079】

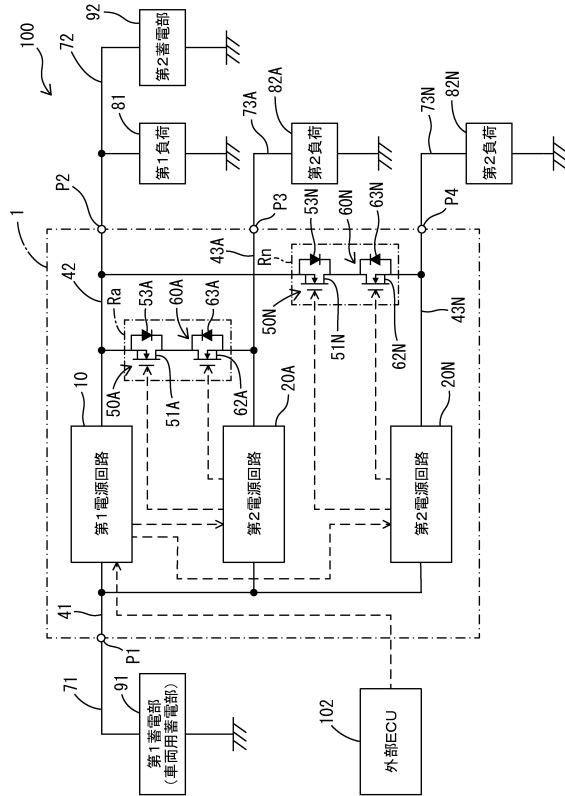
- 1 ... 車両用電源装置
- 5 ... 検出部
- 10 ... 第1電源回路
- 11 ... 電圧変換部
- 15 ... 駆動部
- 18 ... 電圧検出部
- 19 ... 電流検出部
- 20A、20N ... 第2電源回路
- 25A、25N ... 制御部
- 41 ... 第1導電路
- 42 ... 第2導電路
- 43A、43N ... 第3導電路
- 51A、51N ... スイッチ部
- 53A、53N ... ダイオード
- 62A、62N ... 第2スイッチ部
- 81 ... 第1負荷
- 82A、82N ... 第2負荷
- 91 ... 第1蓄電部（車両用蓄電部）
- 92 ... 第2蓄電部

30

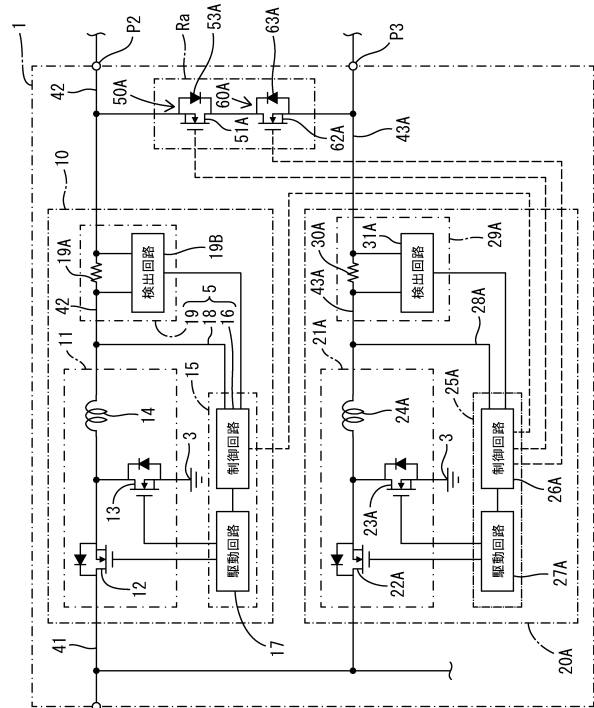
40



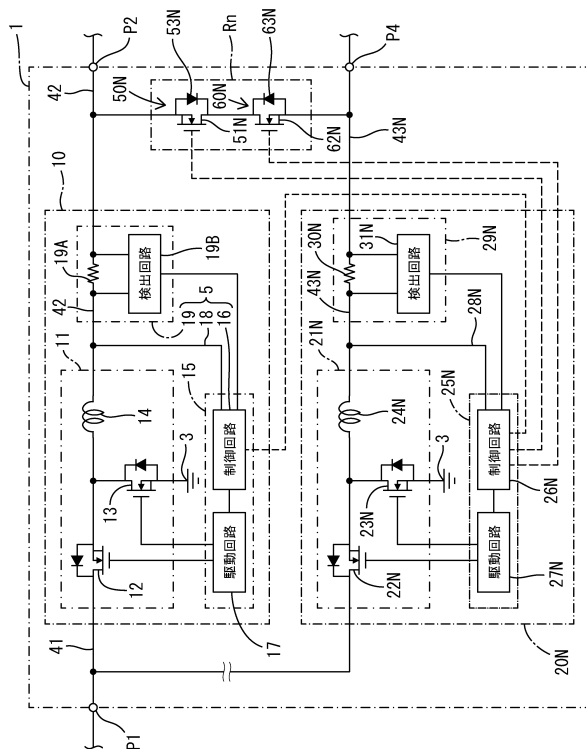
【 図 1 】



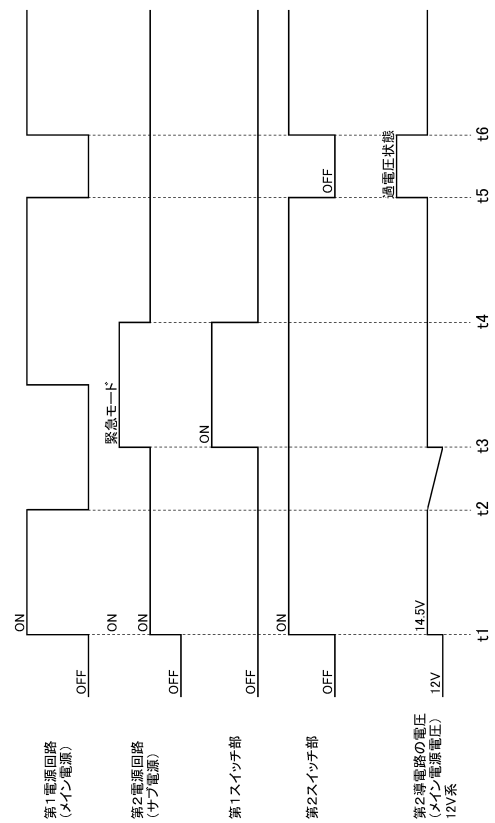
【 図 2 】



【 図 3 】



【 図 4 】



---

フロントページの続き

|             |         |       |   |
|-------------|---------|-------|---|
| (51)Int.Cl. | F I     |       |   |
|             | H 0 2 M | 3/155 | W |
|             | H 0 2 M | 3/155 | C |

審査官 坂東 博司

(56)参考文献 特開 2 0 0 1 - 3 2 0 8 3 6 ( J P , A )  
特開 2 0 0 0 - 1 1 2 5 3 8 ( J P , A )  
特開 2 0 1 2 - 1 1 1 4 7 4 ( J P , A )  
特開 2 0 1 5 - 1 5 4 6 1 8 ( J P , A )

(58)調査した分野(Int.Cl. , D B 名)

|         |           |
|---------|-----------|
| H 0 2 J | 1 / 0 0   |
| B 6 0 R | 1 6 / 0 2 |
| B 6 0 R | 1 6 / 0 3 |
| H 0 2 J | 7 / 1 4   |
| H 0 2 M | 3 / 1 5 5 |