



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2016년08월12일
(11) 등록번호 10-1647797
(24) 등록일자 2016년08월05일

(51) 국제특허분류(Int. Cl.)
A61B 8/14 (2006.01) *A61B 8/08* (2006.01)
G01S 7/52 (2006.01) *G10K 11/34* (2006.01)
H03M 7/40 (2006.01)

(21) 출원번호 10-2011-7031708
(22) 출원일자(국제) 2010년05월28일
 심사청구일자 2015년05월28일
(85) 번역문제출원일자 2011년12월30일
(65) 공개번호 10-2012-0037918
(43) 공개일자 2012년04월20일
(86) 국제출원번호 PCT/US2010/036672
(87) 국제공개번호 WO 2010/141370
 국제공개일자 2010년12월09일
(30) 우선권주장
 12/477,062 2009년06월02일 미국(US)
(56) 선행기술조사문헌
 JP2007260129 A
 JP2000279413 A
 JP06086077 A
 WO2004098066 A1

(73) 특허권자
알테라 코포레이션
미국 캘리포니아, 샌 호체 이노베이션 드라이브
101(우편번호:95134)

(72) 발명자
웨그너 알버트 더블유.
미국 캘리포니아 95076 압토스 힐즈 플라야 드 니
노스 225

나네비즈 마이클 브이.
미국 캘리포니아 94306 팔로 알토 로스 로블레스
애비뉴 970

(74) 대리인
박장원

(74) 대리인
박장원

전체 청구항 수 : 총 43 항

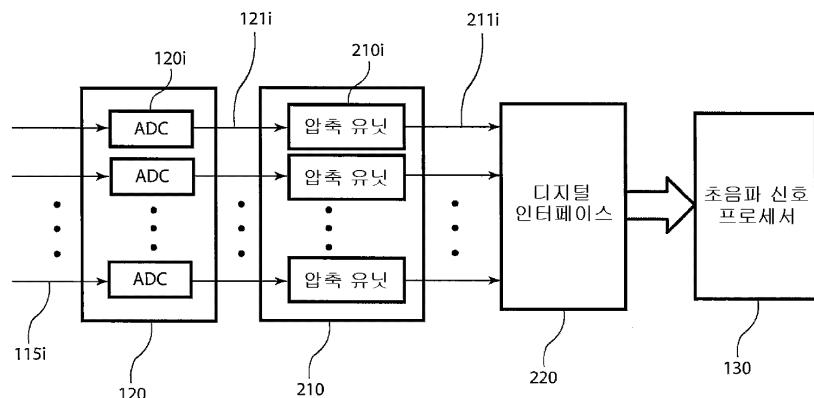
심사관 : 박승배

(54) 발명의 명칭 초음파 신호 압축

(57) 요약

초음파 시스템을 위한 장치 및 방법은 아날로그-디지털 변환 후 범형성 전에 초음파 신호 샘플들에 대한 압축을 제공한다. 초음파 변환기 소자들의 어레이로부터 수신된 아날로그 초음파 신호들은 복수의 아날로그-디지털 컨버터들(ADC들)에 의해 디지털로 샘플링되어 신호 샘플들의 복수의 시퀀스들을 생산한다. 신호 샘플들의 각각의 시퀀스가 압축되어 대응하는 압축 샘플들의 시퀀스를 형성한다. 결과적인 압축 샘플들의 시퀀스들은 디지털 인터페이스를 통해 초음파 신호 프로세서로 전송된다. 초음파 신호 처리기에서, 수신된 압축 샘플들의 시퀀스들이 압축 해제된다. 범형성, 다운컨버전 및 검출과 같은 일반적인 처리 동작들이 압축해제 샘플들에 적용된다. 이 요약은 청구항들에 기술된 것과 같이 발명의 범주를 제약하지 않는다.

대 표 도



명세서

청구범위

청구항 1

샘플링 원도우 동안에 복수의 아날로그 초음파 신호들을 출력하는 초음파 변환기 소자들(ultrasound transducer elements)의 어레이를 포함하는 초음파 영상 시스템(ultrasound imaging system)에서,

복수의 신호 샘플들의 시퀀스들을 생산(producing)하기 위하여 아날로그-디지털 컨버터들(analog to digital converters)을 사용하여 복수의 아날로그 초음파 신호들을 디지털로 샘플링(digitally sampling)하는 단계와, 신호 샘플들의 각각의 시퀀스는 상기 샘플링 원도우 동안 대응하는 변환기 소자에 의해 출력된 아날로그 초음파 신호를 나타내며;

대응하는 복수의 압축 샘플들(compressed samples)의 시퀀스들을 형성하기 위하여 복수의 신호 샘플들의 시퀀스들을 압축하는 단계와, 상기 복수의 신호 샘플들의 시퀀스들을 압축하는 단계는, 대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 샘플링 원도우 동안에 복수의 신호 샘플들의 시퀀스를 내의 특정 신호 샘플들의 시퀀스를 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들로부터 독립적으로 압축하는 것을 포함하며; 그리고

상기 대응하는 복수의 압축 샘플들의 시퀀스들을 데이터 전송 인터페이스를 거쳐 신호 프로세서(signal processor)로 전송하는 단계를 포함하는 것을 특징으로 하는 방법.

청구항 2

제1 항에 있어서,

압축해제 샘플들(decompressed samples)을 형성하기 위하여 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하며, 여기서 상기 신호 프로세서는 상기 압축해제 샘플들에 범형성 동작들(beamforming operations)을 적용하는 것을 특징으로 하는 방법.

청구항 3

제1 항에 있어서,

압축해제 샘플들을 형성하기 위하여 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하며, 여기서 상기 신호 프로세서는 상기 압축해제 샘플들을 다운컨버팅(downconverting)하는 것을 특징으로 하는 방법.

청구항 4

제1 항에 있어서, 상기 전송하는 단계 후,

상기 압축 샘플들을 메모리 내에 저장하는 단계와; 그리고

상기 신호 프로세서에 의해 처리될 압축해제 샘플들을 형성하기 위하여 상기 메모리로부터 검색된 상기 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 5

제1 항에 있어서, 상기 신호 프로세서는 신호 샘플들의 서브세트들에 범형성 동작들을 적용하며,

상기 압축 샘플들을 메모리에 저장하는 단계와;

요구되는 신호 샘플들의 서브세트에 대한 상기 신호 프로세서로부터의 요청에 응답하여 상기 메모리로부터 압축 샘플들의 서브세트를 검색하는 단계와;

상기 요구되는 신호 샘플들의 서브세트에 대응하는 압축해제 샘플들의 서브세트를 형성하기 위하여 상기 압축 샘플들의 서브세트를 압축해제하는 단계와; 그리고

상기 범형성 동작들을 위하여 상기 압축해제 샘플들의 서브세트를 제공하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 6

제1 항에 있어서, 신호 샘플들의 N개의 시퀀스들을 생산하기 위하여 ADC들의 개수가 N개이며, 상기 압축하는 단계는 압축 샘플들의 N개의 시퀀스들을 생산하고,

멀티플렉싱된 압축 샘플들의 M개의 시퀀스들을 형성하기 위하여 상기 압축 샘플들의 N개의 시퀀스들을 멀티플렉싱하는 단계를 더 포함하며, 여기서 M은 N보다 작고, 상기 전송하는 단계는 멀티플렉싱된 압축 샘플들의 M개의 시퀀스들을 M개의 데이터 포트들을 통해 상기 신호 프로세서로 전송하는 것을 특징으로 하는 방법.

청구항 7

제6 항에 있어서,

상기 신호 프로세서에서 멀티플렉싱된 압축 샘플들의 M개의 채널들을 수신하는 단계와; 그리고

상기 압축 샘플들의 N개의 시퀀스들을 복원(reconstruction)하기 위하여 상기 멀티플렉싱된 압축 샘플들의 M개의 채널들을 디멀티플렉싱(demultiplexing)하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 8

제1 항에 있어서,

상기 압축하는 단계는 대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 특정 신호 샘플들의 시퀀스에 블록 부동 소수점 엔코딩을 적용하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 9

제1 항에 있어서, 상기 압축하는 단계는,

대응하는 차분 샘플들의 시퀀스를 형성하기 위하여 상기 특정 신호 샘플들의 시퀀스 내의 연속적인 신호 샘플들 간의 차분들(differences)을 계산하는 단계와, 여기서 상기 차분들은 1차 또는 고차 차분들(first order or higher order differences)이며; 그리고

상기 대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 대응하는 차분 샘플들의 시퀀스를 엔코딩하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 10

제1 항에 있어서, 상기 압축하는 단계는,

상기 대응하는 차분 샘플들의 시퀀스를 형성하기 위하여 상기 특정 신호 샘플들의 시퀀스 내에서 소정 개수의 샘플 간격들에 의해 분리된 신호 샘플들의 쌍들 내의 신호 샘플들 사이의 차분들을 계산하는 단계와; 그리고

상기 대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 대응하는 차분 샘플들의 시퀀스를 엔코딩하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 11

제10 항에 있어서,

상기 차분들을 계산하는 단계 전에 역전 제어 파라미터(inversion control parameter)에 따라 소정 개수의 샘플 간격들에 의해 분리된 샘플 신호들의 각각의 쌍 내의 신호 샘플들 중 하나를 선택적으로 인버팅(inverting)하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 12

제8 항에 있어서,

상기 신호 프로세서에 의해 처리될 압축해제 샘플들을 형성하기 위하여 상기 대응하는 압축 샘플들의 시퀀스의 적어도 일부에 블록 부동 소수점 디코딩을 적용함으로써 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플

들의 적어도 일부를 압축해제하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 13

제9 항에 있어서, 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하며, 상기 압축해제 단계는,

상기 차분 샘플들을 복원하기 위하여 상기 대응하는 압축 샘플들의 시퀀스 중 적어도 일부를 디코딩하는 단계와; 그리고

압축해제 샘플들을 형성하기 위하여 상기 복원된 차분 샘플들을 적분하는 단계를 더 포함하며, 여기서 상기 적분은 상기 차분들을 계산하는 단계의 차분 연산들(difference operations)을 인버팅하기 위하여 1차 또는 고차 적분(first order or higher order integrations)을 계산하는 것을 특징으로 하는 방법.

청구항 14

제1 항에 있어서, 상기 압축하는 단계는,

연속적인 신호 샘플들의 그룹들을 정의(defining)하는 단계와, 각각의 그룹은 소정 개수의 신호 샘플들을 가지며;

상기 그룹 내에서 최대 크기(maximum magnitude)를 가진 신호 샘플을 위한 지수 값(exponent value)을 결정하는 단계와;

지수 토큰(exponent token)을 형성하기 위하여 상기 그룹에 대한 지수 값을 엔코딩하는 단계와;

상기 그룹 내의 각각의 신호 샘플을 나타내기 위하여 감소된 비트 수를 가진 가수(mantissa)를 형성하는 단계와, 여기서 상기 감소된 비트 수는 상기 지수 값에 근거하며; 그리고

압축 샘플들의 그룹을 형성하기 위하여 상기 지수 토큰 및 소정 개수의 가수들을 사용하여 상기 그룹에 대한 압축 샘플들을 표현하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 15

제14 항에 있어서, 상기 가수를 형성하는 단계는,

감소된 가수를 형성하기 위하여 상기 신호 샘플을 버림(truncation) 또는 반올림(rounding)함으로써 상기 그룹 내의 각각의 신호 샘플로부터 다수의 최하위 비트(LSB)들을 제거하는 단계를 더 포함하며, 여기서 제거된 LSB들의 개수는 상기 가수 값에 근거하고, 상기 압축 샘플들을 표현하는 단계는 상기 압축 샘플들의 그룹을 형성하기 위하여 상기 지수 토큰 및 소정 수의 감소된 가수들(predetermined number of reduced mantissas)을 사용하는 것을 특징으로 하는 방법.

청구항 16

제14 항에 있어서, 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하며, 상기 압축해제하는 단계는,

상기 지수 값을 복원하기 위하여 상기 압축 샘플들의 그룹에 대한 상기 지수 토큰을 디코딩하는 단계와;

상기 압축 샘플들의 그룹에 대한 상기 지수 값에 근거하여 샘플당 비트 수(a number of bits per sample)를 결정하는 단계와; 그리고

압축해제 샘플들의 그룹을 형성하기 위하여, 상기 압축 샘플들의 그룹의 각각의 가수를 상기 샘플당 비트 수를 가진 대응하는 압축해제 샘플에 매핑하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 17

제15 항에 있어서, 상기 데이터 전송 인터페이스로부터 수신된 압축 샘플들의 적어도 일부를 압축해제하는 단계를 더 포함하며, 상기 압축해제하는 단계는,

상기 지수 값을 복원(reconstruction)하기 위하여 상기 압축 샘플들의 그룹에 대한 상기 지수 토큰을 디코딩하는 단계와;

상기 압축 샘플들의 그룹에 대한 지수 값에 근거하여 샘플당 LSB 수(a number of LSBs per sample)와 샘플당 비트 수(a number of bits per sample)를 결정하는 단계와;

대응하는 확장된 가수(expanded mantissa)를 형성하기 위하여, 0들(zeros) 또는 디더링된 값들(dithered values)을 사용하여 상기 샘플당 LSB 수를 각각의 감소된 가수에 첨부(appending)하는 단계와; 그리고

압축해제 샘플들의 그룹을 형성하기 위하여, 상기 압축 샘플들의 그룹의 각각의 확장된 가수를 상기 샘플당 비트 수 및 상기 샘플당 LSB 수를 가진 압축해제 샘플(decompressed sample)에 매핑하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 18

제1 항에 있어서, 상기 압축하는 단계 전에 신호 샘플들의 시퀀스들을 중간 주파수 또는 기저대역으로 다운컨버팅하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 19

제1 항에 있어서,

상기 압축하는 단계는 상기 대응하는 복수의 압축 샘플들의 시퀀스들을 실시간으로 생산하는 것을 특징으로 하는 방법.

청구항 20

샘플링 원도우 동안에 복수의 아날로그 초음파 신호들을 출력하는 초음파 변환기 소자들의 어레이를 포함하는 초음파 영상 시스템에서의 장치로서,

복수의 아날로그 초음파 신호들을 수신하기 위한 복수의 아날로그 입력들 및 디지털 인터페이스에 있는 복수의 데이터 포트들을 구비한 집적 회로 디바이스를 포함하며, 상기 집적 회로 디바이스는,

상기 샘플링 원도우 동안에 복수의 신호 샘플들의 시퀀스들을 생산하기 위하여 상기 아날로그 입력들에서 수신된 상기 복수의 아날로그 초음파 신호들을 디지털로 샘플링하도록 연결된 복수의 아날로그-디지털 컨버터들(ADC들)과, 각각의 ADC는 대응하는 변환기 소자에 의해 출력된 대응하는 아날로그 초음파 신호를 샘플링하여 대응하는 신호 샘플들의 시퀀스를 형성하며; 그리고

복수의 신호 샘플들의 시퀀스들을 수신하도록 연결된 복수의 입력들을 구비하며 복수의 압축 샘플들의 시퀀스들을 생산하는 압축기를 포함하고, 상기 압축기는 복수의 압축 유닛들을 포함하며, 여기서 대응하는 압축 유닛은 상기 샘플링 원도우 동안, 상기 대응하는 신호 샘플들의 시퀀스를 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들로부터 독립적으로 압축하여 대응하는 압축 샘플들의 시퀀스를 형성하며, 상기 복수의 압축 샘플들의 시퀀스들은 상기 디지털 인터페이스를 통해 신호 프로세서로 전송되도록 상기 복수의 데이터 포트들에 제공되는 것을 특징으로 하는 장치.

청구항 21

제20 항에 있어서,

상기 디지털 인터페이스로부터 상기 복수의 압축 샘플들의 시퀀스들을 수신하도록 연결되어 있으며 상기 신호 프로세서에 압축해제 샘플들(decompressed samples)을 제공하는 압축해제기를 더 포함하는 것을 특징으로 하는 장치.

청구항 22

제21 항에 있어서,

상기 신호 프로세서는 상기 압축해제 샘플들에 빔형성 동작들(beamforming operations)을 적용하는 것을 특징으로 하는 장치.

청구항 23

제21 항에 있어서,

상기 신호 프로세서는 빙형성 동작들을 적용하기 전에 상기 압축해제 샘플들을 기저대역(baseband) 또는 중간 주파수(intermediate frequency)로 다운컨버팅하는 것을 특징으로 하는 장치.

청구항 24

제20 항에 있어서,

상기 디지털 인터페이스로부터 수신된 상기 압축 샘플들을 저장하도록 연결된 메모리와; 그리고 상기 저장된 압축 샘플들을 검색하고 상기 신호 프로세서에 압축해제 샘플들(decompressed samples)을 제공하기 위하여 상기 메모리에 연결된 압축해제기를 더 포함하는 것을 특징으로 하는 장치.

청구항 25

제20 항에 있어서, 상기 신호 프로세서는 신호 샘플들의 서브세트들에 대해 빙형성 동작들을 수행하며, 상기 장치는,

상기 디지털 인터페이스로부터 수신된 상기 압축 샘플들을 저장하도록 연결된 메모리와; 그리고

요구되는 신호 샘플들의 서브세트에 대한 상기 신호 프로세서로부터의 요청에 응답하여 상기 메모리로부터 상기 압축 샘플들의 서브세트를 검색하도록 상기 메모리에 연결된 압축해제기를 더 포함하여, 상기 압축해제기는 상기 빙형성 동작들을 위하여 상기 요구되는 서브세트에 대응하는 압축해제 샘플들(decompressed samples)을 상기 신호 프로세서에 제공하기 위하여 상기 압축 샘플들의 서브세트를 압축해제하는 것을 특징으로 하는 장치.

청구항 26

제20 항에 있어서,

상기 복수의 ADC들은 신호 샘플들의 N개의 시퀀스들을 상기 압축기에 제공하기 위하여 N개의 ADC들을 포함하며, 상기 압축기는 압축 샘플들의 N개의 시퀀스들을 생산하고, 상기 집적 회로 디바이스는,

멀티플렉싱된 압축 샘플들의 M개의 시퀀스들을 형성하기 위하여 압축 샘플들의 N개의 시퀀스들을 배열하는 멀티플렉서와, 여기서 M은 N 미만이고, 멀티플렉싱된 압축 샘플들의 M개의 시퀀스들은 상기 복수의 데이터 포트들의 M개의 데이터 포트들에 제공되는 것을 특징으로 하는 장치.

청구항 27

제24 항에 있어서,

상기 디지털 인터페이스로부터 멀티플렉싱된 압축 샘플들의 M개의 시퀀스들을 수신하도록 연결된 디멀티플렉서를 더 포함하며, 상기 디멀티플렉서는 상기 압축해제기에 제공된 압축 샘플들의 N개의 시퀀스들을 복원(reconstruction)하는 것을 특징으로 하는 장치.

청구항 28

제20 항에 있어서, 상기 압축 유닛은,

상기 대응하는 압축 샘플들의 시퀀스를 생산하기 위하여 상기 대응하는 신호 샘플들의 시퀀스에 적용되는 블록부동 소수점 엔코더를 더 포함하는 것을 특징으로 하는 장치.

청구항 29

제20 항에 있어서, 상기 압축 유닛은,

차분 샘플들(difference samples)의 시퀀스를 생산하기 위하여 상기 대응하는 신호 샘플들의 시퀀스 내의 연속적인 신호 샘플들 사이의 1차 또는 고차 차분들을 계산하는 차분 연산기와; 그리고

상기 대응하는 압축 샘플들의 시퀀스를 생산하기 위하여 상기 차분 샘플들의 시퀀스를 엔코딩하는 엔코더를 더 포함하는 것을 특징으로 하는 장치.

청구항 30

제20 항에 있어서, 상기 압축 유닛은,

상기 대응하는 신호 샘플들의 시퀀스 내의 신호 샘플들의 쌍들에서 신호 샘플들 사이의 차분들(differences)을 계산하는 차분 연산기와, 여기서 각각의 쌍의 신호 샘플들은 차분 샘플들의 시퀀스를 형성하기 위하여 소정 개수의 샘플 간격들에 의해 분리되며; 그리고

대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 차분 샘플들의 시퀀스를 엔코딩하는 엔코더를 더 포함하는 것을 특징으로 하는 장치.

청구항 31

제30 항에 있어서, 상기 압축 유닛은,

상기 차분 연산기를 위한 신호 샘플들의 쌍들을 생산하기 위하여 역전 제어 파라미터(inversion control parameter)에 따라 샘플 간격들의 소정 수에 의해 분리된 신호 샘플들의 각각의 쌍에서 신호 샘플들 중 하나를 선택적으로 인버팅하는 인버터를 더 포함하는 것을 특징으로 하는 장치.

청구항 32

제21 항에 있어서, 상기 압축해제기는,

상기 압축해제 샘플들을 생산하기 위하여 상기 압축 샘플들 중 적어도 일부에 적용되는 블록 부동 소수점 디코더를 더 포함하는 것을 특징으로 하는 장치.

청구항 33

제21 항에 있어서, 상기 압축해제기는,

디코딩된 샘플들의 시퀀스를 생산하기 위하여 압축 샘플들의 시퀀스 중 적어도 일부에 적용된 디코더와; 그리고 상기 압축해제 샘플들을 생산하기 위하여 디코딩된 샘플들의 시퀀스의 1차 또는 고차 적분(first or higher order integrals)을 계산하는 적분기(integrator)를 더 포함하는 것을 특징으로 하는 장치.

청구항 34

제20 항에 있어서,

복수의 ADC들과 압축기 사이에 연결된 복수의 다운컨버터들을 더 포함하며, 각각의 다운컨버터는 대응하는 ADC로부터 신호 샘플들의 시퀀스를 수신하고 상기 신호 샘플들의 시퀀스를 중간 주파수 또는 기저대역으로 컨버팅 하여 상기 대응하는 압축 유닛에 제공되는 다운컨버팅된 신호 샘플들의 시퀀스를 형성하는 것을 특징으로 하는 장치.

청구항 35

제20 항에 있어서,

상기 압축기는 상기 압축 샘플들의 복수의 시퀀스들을 실시간으로 생산하는 것을 특징으로 하는 장치.

청구항 36

제21 항에 있어서,

상기 압축해제기는 필드 프로그램가능 게이트 어레이(FPGA)에 구현되는 것을 특징으로 하는 장치.

청구항 37

제21 항에 있어서, 상기 신호 프로세서는 FPGA 내에 구현되고, 상기 FPGA는,

상기 압축해제기를 구현하는 압축해제 코어와;

상기 압축 샘플들을 상기 압축해제 코어에 제공하기 위하여 상기 디지털 인터페이스로부터 압축 샘플들의 복수의 시퀀스들을 수신하는 데이터 채널들과; 그리고

상기 압축해제 샘플들을 신호 프로세서에 제공하기 위한 데이터 채널들을 더 포함하는 것을 특징으로 하는

장치.

청구항 38

제21 항에 있어서,

상기 압축해제기는 적어도 부분적으로 그래픽 처리 유닛(GPU) 내에 구현되는 것을 특징으로 하는 장치.

청구항 39

제38 항에 있어서,

상기 신호 프로세서는 적어도 부분적으로 GPU 내에 구현되는 것을 특징으로 하는 장치.

청구항 40

샘플링 원도우 동안에 N개의 아날로그 초음파 신호들을 출력하는 N개의 초음파 변환기 소자들의 어레이를 포함하는 초음파 영상 시스템에서,

상기 샘플링 원도우 동안 신호 샘플들의 N개의 시퀀스들을 생산하기 위하여 N개의 아날로그-디지털 컨버터들(ADC들)을 사용하여 N개의 아날로그 초음파 신호들을 병렬적으로(in parallel) 디지털로 샘플링하는 단계와, 각각의 ADC는 대응하는 변환기 소자에 의해 출력된 대응하는 아날로그 초음파 신호를 샘플링하여 대응하는 신호 샘플들의 시퀀스를 형성하며, 각각의 신호 샘플은 샘플당 비트 수(a number of bits per sample)로 표시되고;

각각의 샘플 기간 동안 N개의 신호 샘플들의 비트들을 M개의 비트 서브세트들(M subsets of bits)에 매핑함으로써 신호 샘플들의 N개의 시퀀스들을, 멀티플렉싱된 신호 샘플들의 M개의 채널들로 멀티플렉싱하는 단계와, 여기서 M은 N보다 작고, 그리고

상기 멀티플렉싱된 신호 샘플들의 M개의 채널들을 M개의 데이터 포트들을 통해 데이터 전송 인터페이스를 거쳐 신호 프로세서로 전송하는 단계를 포함하는 것을 특징으로 하는 방법.

청구항 41

제40 항에 있어서,

상기 신호 프로세서에서 상기 멀티플렉싱된 신호 샘플들의 M개의 채널들을 수신하는 단계와; 그리고

각각의 샘플 기간 동안 상기 N개의 신호 샘플들을 재생(reproduce)하도록 상기 비트들의 M개의 서브세트들을 디매핑(demapping)함으로써, 멀티플렉싱된 신호 샘플들의 M개의 채널들을 디멀티플렉싱하여 신호 샘플의 N개의 재생 시퀀스들(reproduced sequences)을 형성하는 단계를 더 포함하는 것을 특징으로 하는 방법.

청구항 42

샘플링 원도우 동안 N개의 아날로그 초음파 신호들을 출력하는 N개의 초음파 변환기 소자들의 어레이를 포함하는 초음파 영상 시스템에서,

디지털 인터페이스에 N개의 아날로그 초음파 신호들을 수신하기 위한 N개의 아날로그 입력들 및 N개의 데이터 포트들을 구비한 집적 회로 디바이스를 포함하며, 상기 집적 회로 디바이스는,

상기 샘플링 원도우 동안 신호 샘플들의 N개의 시퀀스들을 생산하기 위하여 상기 아날로그 입력들에서 수신된 상기 N개의 아날로그 초음파 신호들을 디지털로 샘플링하도록 연결된 N개의 아날로그-디지털 컨버터들(ADC들)과, 각각의 ADC는 대응하는 아날로그 초음파 신호를 샘플링하여 대응하는 신호 샘플들의 시퀀스를 형성하며, 각각의 신호 샘플은 샘플당 다수의 비트들(a number of bits per sample)로 표현(representation)되며, 그리고

상기 신호 샘플들의 N개의 시퀀스들을 수신하도록 연결된 N개의 입력들을 가지며 멀티플렉싱된 신호 샘플들의 M개의 채널들을 생산하는 멀티플렉서를 포함하고, 여기서 M은 N보다 작으며, 상기 멀티플렉서는 각각의 샘플 기간 동안 N개의 신호 샘플들의 비트들을 비트들의 M개의 서브세트들에 매핑하고, 여기서, 상기 디지털 인터페이스에 있는 N개의 데이터 포트들 중 M개의 데이터 포트들을 통한 신호 프로세서로의 전송을 위하여, 비트들의 각각의 서브세트가 상기 M개의 채널들 중 대응하는 한 채널에 제공되는 것을 특징으로 하는 장치.

청구항 43

제42 항에 있어서,

디지털 인터페이스로부터 멀티플렉싱된 신호 샘플들의 M개의 시퀀스들을 수신하도록 연결된 디멀티플렉서를 더 포함하며, 상기 디멀티플렉서는 비트들의 M개의 서브세트들을 디맵핑하여 각각의 샘플 기간에 동안 N개의 신호 샘플들을 재생산하고 신호 샘플들의 N개의 재생산된 시퀀스들을 상기 신호 프로세서에 제공하는 것을 특징으로 하는 장치.

발명의 설명

기술 분야

[0001]

본 발명은 초음파 변환기(ultrasound transducers)에 의해 수신된 초음파 신호 데이터의 압축에 관한것이며, 구체적으로, 아날로그-디지털 변환(analog to digital conversion) 후 그리고 빔형성(beamforming), 검출 및 영상 형성(image formation) 전에 초음파 신호 샘플들을 압축하는 것에 관한 것이다.

배경 기술

[0002]

의료용 초음파 시스템은 임상의(clinician)에 의해 검사체(subject) 상에 놓여진 변환기로부터 초음파 빔들을 송신함으로써 검사체의 내부 해부구조(internal anatomy)를 스캔한다. 초음파는 서로 다른 음향 임피던스(acoustic impedance)를 가지는 내부 조직들의 인터페이스들(interfaces)에서 반사되어 에코들(echoes)을 생산한다. 변환기는 이 에코들을 수신하여 그것들을 전기 초음파 신호들로 변환한다. 초음파 시스템은 상기 초음파 신호들에 일련의 처리 단계들을 적용하여, 임상의에 의한 분석을 위해 제어 콘솔에 디스플레이되는 영상 또는 일련의 영상들을 생산한다. 수신된 에코의 강도를 근거로 형성된 영상들은 B-모드 영상들이라 칭해진다. 또한, 시스템은 혈액과 같은 유체의 흐름을 표시하는 컬러 영상들을 생산하기 위하여 초음파 신호들의 도플러 이동(Doppler shift)을 측정할 수 있으며, 진단을 위해 유용한 추가적인 분석들을 수행할 수 있다.

[0003]

통상적인 의료용 초음파 변환기는, 전기 신호들에 의해 구동될 때 초음파를 송신하고, 되돌아오는 에코들(returning echoes)을 수신하고 그리고 수신된 에코들을 복수의 아날로그-디지털 변환기들(ADC들)이 아날로그 신호들을 샘플링하며, 각각의 ADC가 디지털 신호 샘플들의 스트림을 생산한다. 신호 샘플들에 대한 전형적인 디지털 신호 처리는, 빔형성, 다운컨버전(downconversion), B-모드(밝기) 처리 및/또는 도플러 처리, 스캔-변환 및 디스플레이를 위한 영상 처리를 포함한다. 빔형성기(beamformer)는 시야(field of view) 내의 특정 방향에 대응하는 빔형성 샘플들(beamformed samples)의 어레이를 형성하기 위하여 신호 샘플들의 스트림들을 지연시키고 결합(combining)한다. 빔형성기는 시야 내의 다수의 방향들에 대응하는 빔형성 샘플들의 다수의 어레이들을 생산할 수 있다. 요구되는 진단 정보의 타입에 따라, B-모드 검출(B-mode detected) 샘플들 및/또는 도플러 검출(Doppler detected) 샘플들을 형성하기 위하여 B-모드 처리 및/또는 도플러 처리가 빔형성 샘플들에 대해 수행된다. 검출 샘플들의 공간 좌표들은 여전히 빔형성 샘플들의 빔 기하구조(beam geometry)에 대응한다. 스캔 변환기는 검출 샘플들의 좌표 변환(coordinate transformations)을 수행하여 디스플레이에 적합한 래스터 포맷(raster format)을 가진 데이터의 프레임들을 생산한다. 추가적인 영상 처리가 샘플들의 프레임들에 적용되어 상기 프레임들이 2 차원(2-D) 또는 3-차원(3-D) 영상들로서 디스플레이될 수 있게 해준다.

[0004]

의료용 초음파 시스템을 개선하기 위한 현재의 노력은 콘솔/카트 시스템들의 진단 성능을 증가시키는 것과 개선된 영상 품질을 가진 더 작은 휴대형 디바이스들을 개발하는 것을 지향한다. 고급 콘솔(high-end console) 또는 카트 시스템들에서, 진단 성능을 확장하도록 더 높은 해상도의 그리고/또는 3-D의 영상들을 생산하기 위하여 변환기 소자들의 개수를 증가시키는 것이 바람직하다. 변환기 소자들의 개수의 증가는 변환기 헤드(transducer head)로부터 콘솔 프로세서로 통신되는 데이터의 양을 증가시키며, 이는 더 높은 대역폭의 통신 채널 및 더 큰 케이블 연결을 요구할 수 있다. 변환기 헤드의 데이터 획득 성능은 조작 및 형태 인자들(manipulation and form factors)에 대한 요건들에 의해 제약된다. 휴대형(hand-carried) 및 소형(handheld) 초음파 디바이스들은 경제적이며 작은 병원들, 모바일 치료 유닛들 그리고 집에서 사용하기에 바람직하다. 이러한 디바이스들에서, 배터리 수명이 또한 제약사항이다. 초음파 시스템에서 초음파 신호 데이터의 더욱 효과적인 처리, 전송 및 저장은 전력, 데이터 전송 대역폭, 및 메모리 용량을 절약하게 할 수 있다.

[0005]

초음파 신호 데이터의 압축은 콘솔/카트 시스템 및 휴대형 시스템 모두에 대해 이점들을 제공할 수 있다. 이러한

한 이점들은 시스템의 데이터 전송 대역폭, 메모리 용량 및 전력 요건들을 감소시키는 것을 포함한다. 휴대형 또는 소형 초음파 시스템에서, 이러한 이점들은 무게를 줄이고 배터리 수명을 증가시킨다. 콘솔 시스템에서, 압축은 변환기 헤드에 의해 획득되는 데이터 양의 증가 및 상기 데이터의 초음파 신호 처리기로의 전송의 영향을 줄여준다. 계산적으로 효율적인 압축은 시스템 복잡도에 적은 영향을 미치거나 전혀 영향을 미치지 않는 압축의 이점들을 제공한다.

[0006] 본 명세서에서 용어 "압축"은 초음파 신호 샘플들의 데이터 압축을 지칭하기 위해 사용되는바, 상기 데이터 압축에서 신호 샘플들을 나타내는 비트들의 수가 감소되고 신호 샘플들은 후에, 디스플레이를 위한 처리에 앞서서 압축해제(decompressing)된다. 초음파 영상 시스템에 대한 몇몇 설명들은 용어 '압축'을 데이터 압축이 아닌 "펄스 압축"의미하는 것으로 사용한다. 펄스 압축은 송신된 초음파 펄스들의 필터링 및/또는 변조, 그리고 수신된 초음파 펄스들의 역 필터링(inverse filtering) 및/또는 복조를 지칭한다.(예를 들어, "Parameter optimization of pulse compression in ultrasound imaging system with coded excitation"(V.Behar and D.Adam in Ultrasonics vol. 42, pp. 1101-1109, 2004.)를 참조하기로 한다. 초음파 영상 시스템에 대한 몇몇 설명들은 용어 '압축'을 데이터 압축이 아닌 "로그 압축(log compression)"을 의미하는 것으로 사용한다. 이러한 맥락에서, 로그 압축은 처리된 초음파 데이터의 대수(logarithm)(일반적으로, 디스플레이 전에 크기 검출된 데이터)를 계산하는 것을 나타낸다.(예를 들어, "Signal Processing Overview of Ultrasound Systems for Medical Imaging"(A.Murtaza et al., Texas Instruments SPRAB 12, pp. 1-26, November 2008)를 참조하기로 한다). 펄스 압축과 로그 압축은 둘 모두 시간 도메인에서 그리고 주파수 도메인에서 송신 또는 수신된 초음파 신호들의 특성들을 의도적으로 변경한다. 수신된 초음파 신호 샘플들의 데이터 압축(압축해제가 이에 후속됨)은 시간 및 주파수 도메인에서의 신호 특성들을 보존하는 처리이다. 본 명세서는 초음파 신호 샘플들에 대한 무손실 및 손실 압축을 참조한다. 무손실 압축에서, 압축해제 샘플들(decompressed samples)은 본래의 샘플들과 동일한 값들을 가진다. 손실 압축에서, 압축해제 샘플들은 본래의 샘플들과 유사하지만 동일하지는 않다. 본 명세서는 궁극적으로 디스플레이를 위한 초음파 영상을 형성하도록 처리되는, 원시의(raw) 또는 처리된 초음파 데이터의 어레이를 나타내기 위하여 용어 "프레임"을 사용한다. 본 기술분야에서 초음파 영상 시스템에 대한 설명은 또한 초음파 데이터의 프레임을 나타내기 위하여 용어 "스크린"을 사용한다. 본 명세서에서, "실시간"은 적어도 디지털 신호의 샘플 속도(sample rate)만큼 빠른 속도를 의미한다. 용어 "실시간"은 디지털 신호의 처리, 전송 및 저장을 위한 속도들을 기술하기 위해 사용될 수 있다. 샘플 속도는 ADC가 아날로그 신호의 변환 도중에 디지털 신호의 샘플들을 형성하는 속도이다. 본 기술분야에서 초음파 영상 시스템에 대한 일부 설명들은 초음파 영상들의 디스플레이를 위한 프레임 속도를 나타내기 위하여 용어 "실시간"을 사용한다. 본 명세서에서는 실시간을 프레임 속도라는 해석 대신 샘플 속도와 관련짓는다.

[0007] 초음파 시스템에서의 데이터 압축에 대한 전의 출원들은 영상 형성을 위한 스캔 변환 전 및 후의 데이터 압축에 대한 대안들을 포함하였다. 2001년 11월 13일자로 등록된 미국 특허 6,315,722 "Ultrasonic Diagnostic Device"(Yaegashi)에서는 ADC 유닛으로부터 출력된 초음파 신호 샘플들을 저장하기 위한 시간축 확장 유닛(time axis extension unit)을 기술한다. 시간축 확장 유닛은 ADC 유닛으로부터 출력되는 속도에서 데이터를 기록하고 더 낮은 속도에서 데이터를 판독한다. 시간축 확장 유닛은 1 스크린 또는 프레임에 대해 신호 샘플들을 저장하고, 선입선출 (FIFO) 메모리들을 사용하여 구현될 수 있다. 데이터 압축 유닛은 시간축 확장 유닛으로부터 판독되는 신호 샘플들을 압축한다. Yaegashi는 데이터의 1 프레임 내에서 공간적인 상관(spatial correlation)을 사용하기 위한 이산 코사인 변환(DCT)에 근거한 방법들 또는 데이터의 복수의 프레임들을 위한 MPEG 압축 방법들과 같은 영상 압축 기법들을 적용하는 것을 기술한다. (MPEG은 Moving Picture Experts Group에서 개발된 비디오 데이터 압축 표준을 지칭한다) 압축 샘플들은 하드 디스크와 같은 대용량 메모리 디바이스에 저장된다. 데이터 압축은 대용량 메모리 디바이스에서 필요한 저장 용량을 감소시킨다. 영상을 생산하기 위하여, 데이터 확장 유닛이 대용량 메모리 디바이스로부터 검색된 압축 샘플들을 압축해제한다. 필터링, 대수 변환(logarithmic conversion), 검출 및 디지털 스캔 변환을 포함하는 종래의 동작들이 영상 형성 및 디스플레이를 위하여 압축해제 샘플들에 적용된다. Yeagashi는 처리 순서에서 빔형성에 대해 개시하지 않는다.

[0008] 미국 특허 공개, 공개 번호 제2008/0114246 "Transducer Array Imaging system"(Randall et al)은 빔 형성 전 및/또는 후에 매핑, 재샘플링 및/또는 데이터 윈도잉을 사용하는 초음파 디지털 데이터 압축을 기술한다. 매핑은 신호 샘플들의 재양자화(requantizing) 또는 클리핑(clipping)을 포함할 수 있다. 예를 들어, 요구되는 비트들의 수는 깊이에 따라 단조롭게 감소하여, 깊이에 근거하여 더 적은 샘플당비트(bits per sample)가 할당될 수 있다. 일부 실시예들에서, 전송 및 수신 어퍼처들 너머로 연장되는 수신 채널들로부터의 신호 샘플들이 버림(truncation)될 수 있다. 관심 영역(ROI; region of interest)을 영상화(imaging)하기 위하여, 신호 획득 시간은 깊이 범위에 비례할 수 있으며, 따라서 최소 샘플 시간 전 및/또는 최대 샘플 시간 후에 획득된 데이터는,

상기 데이터가 영상 픽셀들의 형성에 기여하지 않는 경우에 버림될 수 있다. 일부 실시예들에서, 디스플레이 해상도가 완전 해상도 영상화에 요구되는 것보다 낮으면 데이터는 더 적은 샘플들로 재샘플링될 수 있고, 따라서 전송되는 샘플들의 수가 줄어든다.

[0009] 2000년 3월 28일 등록된 미국 특허 6,042,545 "Medical Diagnostic Ultrasound System and Method for Transform Ultrasound Processing"(Hossack et al.)는 빔형성 후의 초음파 데이터에 대한 변환 압축 기법들을 기술한다. 빔형성에 대한 대안은 ADC 전의 아날로그 빔형성 또는 ADC 후의 디지털 빔형성을 포함한다. 빔형성기(beamformer)는 인-페이즈 및 쿼드러처(I 및 Q) 샘플들을 생성하며, 또는 대안적으로, 라디오 주파수(RF) 샘플들을 생성한다. 2차원(2-D) 프레임에 대응하는 빔형성된 샘플들이 필터링되고 변환되어 변환 도메인 표현(transform domain representation)을 생성한다. 변환 도메인 샘플들은 압축을 위해 양자화 및/또는 엔코딩된다. 압축은 무손실 또는 손실 압축일 수 있다. DCT 또는 DWT(Discrete Wavelet Transform)와 같은 임의의 변환, 양자화 함수 및 엔코딩 함수가 데이터 프레임을 압축하기 위하여 적용될 수 있다. 예를 들어, JPEG 압축은 데이터의 프레임들을 데이터의 2-D 블록들로 분할하는 단계, 각각의 블록들에 대해 2-D DCT를 사용하여 변환하는 단계, 변환 도메인 샘플들을 양자화하는 단계, 블록들 사이의 DC(0 주파수) 변환 샘플들을 차동적으로 엔코딩하는 단계, 그리고 양자화된 변환 도메인 샘플들의 2-D 블록들을 엔트로피 엔코딩하는 단계(예를 들어, 허프만 엔코딩)를 포함한다. JPEG 압축 알고리즘은 손실 또는 무손실 압축으로 구성될 수 있다(JPEG 압축은 Joint Photographic Experts Group에 의해 개발된 표준 영상 압축 방법을 나타낸다). 필터링과 같은 다양한 영상 처리 기법들을 위한 변환 도메인에서의 추가적인 동작들은, 공간 도메인에서보다 변환 도메인에서 계산적으로(computationally) 더 효율적이다. 예를 들어, 공간 도메인에서의 2-D 필터링은 2-D 컨벌루션 동작들을 사용한다. 변환 도메인 2-D 필터링은 변환 도메인 필터 계수들에 의해 더 효율적인 조작(multiplications)을 사용한다. 압축된 변환 도메인 데이터는 나중의 영상 형성을 위해 저장될 수 있다. 압축해제를 위하여, 역전 엔코딩(inverse encoding) 및 변환 함수들이 디스플레이를 위한 처리 전에 적용된다.

[0010] 2005년 2월 15일 등록된 미국 특허 6,855,113 "Diagnostic Information Generation Apparatus and Ultrasonic Diagnostic System"(Amemiya et al.)는 초음파 유닛으로부터 정보 유닛으로의 무선 송신에 앞서서 초음파 데이터의 프레임들을 압축하는 것을 기술한다. 초음파 유닛은 변환기 및 후속적인 빔형성, B-모드 영상화 및 도플러 영상화를 위한 프로세서를 포함한다. 범용 데이터 압축 표준들이 신호 프레임을 위한 JPEG 압축 또는 복수의 프레임들을 위한 MPEG 압축과 같은 B-모드 영상화 데이터 또는 도플러 영상화 데이터에 적용된다. 압축된 데이터는 표준 무선 통신 양식을 사용하여 정보 유닛으로 전송된다. 정보 유닛은 압축 표준에 따라 수신된 데이터를 압축해제하는 중앙 처리 유닛(CPU)을 포함한다. CPU는 디스플레이를 위하여 압축해제된 B-모드 영상화 데이터 및 압축해제된 도플러 영상화 데이터를 더 처리한다.

[0011] PCT 공개 출원 공개 번호 WO97/09930 "Ultrasonic Diagnostic Apparatus for Compressing and Storing Data in CINE Memory"(1997년 3월 20일 공개)(Lee)는 CINE 메모리 내로의 저장에 앞서서 초음파 데이터를 압축하는 것과 그리고 CINE 메모리로부터 검색된 데이터를 압축해제하는 것을 기술한다. CINE 메모리는 시간에 의해 조직(originize)된 몇개의 뱅크들을 포함한다. 이러한 시스템에서, 초음파 프로브는 ADC 전에 빔형성을 수행하며, 따라서 ADC 출력 데이터가 빔형성 샘플들을 나타낸다. 압축이 데이터 프레임에 적용되고 스캔 변환 전 또는 후에 적용될 수 있다. Lempel-Ziv-Welch(LZW) 알고리즘이 압축 및 압축해제에 적용된다. LZW 알고리즘은 데이터 내의 반복되는 비트 패턴들을 검출하고 상기 반복되는 패턴들에 코드를 할당하는 것에 근거한다. CINE 메모리로부터 검색된 프레임에 대한 압축된 데이터가 압축해제되고 디스플레이를 위해 더 처리된다.

[0012] 일본 특허 출원, 공개 번호 2005-081082 "Ultrasonograph and Ultrasonic Data Compression Method"(2005년 3월 31일 공개)(Akihiro)는 아날로그 빔형성 후 초음파 데이터를 압축하기 위한 세가지 실시예들을 기술한다. 첫 번째 실시예에서, ADC는 아날로그 빔형성기 출력 신호들의 I 및 Q 샘플들을 생성한다. 압축기는 인접 빔들의 I, Q 샘플들 사이의 차분들(differences)을 계산하고, 그후 상기 차분들에 대한 RLE(run-length encoding)가 수행되어 압축된 데이터를 형성한다. 압축 데이터는 메모리에 저장된다. 메모리로부터 검색된 압축 데이터는 압축해제되고 영상 디스플레이를 위해 처리된다. 제2 실시예에서, ADC는 아날로그 빔형성기 출력 샘플들의 RF 샘플들을 생성한다. 압축기는 인접 빔들의 RF 샘플들 사이의 차분들을 계산하고 RLE가 이에 후속한다. 압축 샘플들(compressed samples)이 메모리에 저장되고, 검색되고, 압축해제되며, 영상 디스플레이를 위하여 처리된다. 제3 실시예에서, 압축 전에 빔형성기 출력이 더 처리되어 B-모드 영상 프레임들 및 도플러 영상 프레임들을 생성한다. 압축기는 압축된 데이터 프레임들을 생성하기 위하여 프레임 대 프레임 차분들(frame to frame differences)을 계산한다. 압축된 데이터 프레임들이 메모리 내에 저장되고, 검색되고, 압축해제되며, 디스플레이를 위해 더 처리된다.

- [0013] 1988년 6월 21일 등록된 미국 특허 4,751,929 "Ultrasonic Bloodstream Diagnostic Apparatus with Dual Displays of Velocity Profiles and Average Flow Velocity"(Hayakawa et al.)는 도플러 주파수 검출 데이터를 압축하는 것을 기술한다. 압축기는 주파수 스펙트럼 샘플들의 실수 및 허수 부분들(real and imaginary parts)의 크기 제곱을 계산하는 적산 및 가산 회로(squaring and adding circuit)의 출력에 대해 동작한다. 압축기는 가산기로부터 각각의 샘플 출력의 비트들을 재엔코딩하여 표현(representation)에서 비트들의 수를 감소시킨다. 압축기는 가산기 출력 샘플에 대해 동작하여, 가수(mantissa) 내의 최상위 비트(most significant bit)의 위치(location)를 엔코딩하고 고정 개수의 최상위 비트들을 보존하고 나머지 최하위 비트들(least significant bits)을 제거한다. 각각의 샘플에 대한 결과적인 압축 워드는 고정 개수의 최상위 비트들 및 본래의 샘플로부터 제거된 최하위 비트들의 개수를 나타내는 코드를 포함한다. 최하위 비트들의 가변 개수가 각각의 샘플로부터 제거되어, 압축은 손실압축이 된다.
- [0014] "A Novel B-Mode Ultrasound Image Compression Method Based on Beam Forming Data"(1998 Proc. Int'l. Conf. IEEE Engineering in Medicine and Biology Society, Vol. 20 No. 3, PP. 1274-76, Li et al.) 논문은 원거리 초음파 시스템(tele-ultrasound system)에서의 전송을 위하여 빔형성 샘플들을 압축하는 것을 기술한다. DWT는 128x512 빔형성 샘플들의 프레임에 적용된다. 수직 방향에서의 서브영상들의 계수들이 양자화되고 산술 코딩을 사용하여 엔코딩된다. 압축해제 후, 128x512 압축해제 샘플들의 프레임에 스캔 변환이 적용되어 디스플레이를 위한 512x512 샘플들의 프레임을 형성한다.
- [0015] 몇개의 문헌들은 영상 형성을 위한 스캔 변환 후에 초음파 영상들을 압축하기 위한 서로 다른 방법들을 기술한다. 몇몇 예들은 하기를 포함한다. "Comparative Survey of Ultrasound Images compression Methods Dedicated to a TeLe-Echography Robotic System,"(2001 Proc. 23rd Annual IEEE Engineering in Medicine and Biology Society Int'l. Conf, pp. 2461-64, Delgorte et al.) 논문은 초음파 신호들에 서로 다른 압축 방법들을 적용하는 것을 기술한다. 본 방법은 푸리에 변환(Fourier Transform), DCT, 4-분 나무꼴 분해(quadtree decomposition), DWT, 프랙탈, 히스토그램 경계화(histogram thresholding) 및 런 길이 코딩을 포함한다. 본 방법은 스캔 변환 후 512x512 초음파 영상들에 적용된다. "Despeckling of Medical Ultrasound Images Using Data and Rate Adaptive Lossy Compression"(IEEE Trans. Medical Imaging, vol. 24, No. 6, June 2005, pp. 743-54, Gupta et al.)에서는 초음파 영상에서 스페클(speckle)을 제거하는 알고리즘과 압축을 결합하는 것에 대해 기술한다. DWT 후에 스페클 제거 알고리즘, 양자화 및 엔트로피 엔코딩이 수행된다. "A Tele-Operated Mobile Ultrasound Scanner Using a Light-Weight Robot"(IEEE Trans. Information Technology in Biomedicine, Vol.9, No.1, March 2005, pp. 50-58, Delgorte et al.)은 초음파 영상들에 다양한 무손실 및 손실 압축 방법들을 적용하는 것을 기술한다. 무손실 방법은 Huffman, 산술 코딩, Lempel-Ziv, 런 길이 코딩 및 Fano 코딩을 포함한다. 손실 방법은 JPEG, JPEG-LS 및 JPEG2000을 포함하는 다양한 JPEG 버전들을 포함한다. "Maximum Likelihood Motion Estimation in Ultrasound Image Sequences"(IEEE Signal Processing Letters, Vol.4, No.6, June 1997, pp. 156-7, Strintzis et al.)는 MPEG 압축을 일련의 초음파 영상들에 적용하는 것을 기술한다. 본 방법은 일련의 영상들 내의 연속적인 프레임들 사이의 픽셀들의 8x8 블록들에 대한 모션 벡터들을 검출하는 것을 포함한다. 모션 벡터들은 프레임 대 프레임 MPEG 압축을 위해 엔코딩된다.
- [0016] 공동 소유 미국 특허 7,009,553('553 특허) "Adaptive Compression and Decompression of Bandlimited Signals"(2006년 3월 7일)는 특정 대역제한 신호들(bandlimited signal)의 압축 및 압축해제를 위한 알고리즘들을 기술한다. 공동 소유 미국 특허 7,088,276('276 특허) "Enhanced Data Converters Using Compression and Decompression"(2007년 8월 7일)는 단일의 접적 회로 내에 구현된 ADC로부터 출력된 신호 샘플들에 무손실 또는 손실 압축을 적용하는 것을 기술한다. 공동 소유 동시계속 출원인 미국 특허 출원 제12/120988('988 출원)(2008년 5월 15일) "Digital Interface for Data Converters"는 디지털 인터페이스에서 활성 데이터 포트들의 수를 줄이기 위하여 복수의 ADC들로부터의 데이터 출력을 병렬적으로 다중화(multiplexing)하는 것을 기술한다.
- [0017] 초음파 영상화 시스템의 컴포넌트들 사이에서 초음파 신호 데이터에 대한 효율적인 데이터 전달 및 저장이 필요하다. 시스템 복잡도에 최소의 영향을 주면서 데이터 전송 및 저장 용량을 향상시키기 위하여 초음파 신호 데이터의 계산적으로 효율적인(computationally efficient) 데이터 압축이 필요하다.

발명의 내용

과제의 해결 수단

- [0018] 본 발명의 실시예들은 위의 통상적인 문제들을 고려하여 이루어진 것이다. 본 발명의 목적은 초음파 영상화 시

스템에서 아날로그-디지털 변환 후 초음파 신호 샘플들을 압축하는 것이다. 초음파 영상화 시스템은 샘플링 윈도우 기간 동안 복수의 아날로그 초음파 신호들을 출력하는 초음파 변환기 소자들의 어레이를 포함한다. 본 방법은,

[0019] 복수의 신호 샘플들의 시퀀스들을 생산하기 위하여 아날로그-디지털 컨버터들(analog to digital converters)을 사용하여 복수의 아날로그 초음파 신호들을 디지털로 샘플링(digitally sampling)하는 단계와, 신호 샘플들의 각각의 시퀀스는 상기 샘플링 윈도우 동안 대응하는 변환기 소자에 의해 출력된 아날로그 초음파 신호를 나타내며;

[0020] 대응하는 복수의 압축 샘플들(compressed samples)의 시퀀스들을 형성하기 위하여 복수의 신호 샘플들의 시퀀스들을 압축하는 단계와, 상기 복수의 신호 샘플들의 시퀀스들을 압축하는 단계는, 대응하는 압축 샘플들의 시퀀스를 형성하기 위하여 상기 샘플링 윈도우 동안에 복수의 신호 샘플들의 시퀀스들 내의 특정 신호 샘플들의 시퀀스를 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들로부터 독립적으로 압축하는 것을 포함하며; 그리고

[0021] 상기 대응하는 복수의 압축 샘플들의 시퀀스들을 데이터 전송 인터페이스를 거쳐 신호 프로세서로 전송하는 단계를 포함한다.

[0022] 압축 샘플들은 빔형성 또는 다른 초음파 신호 처리 동작들 전에 압축해제된다.

[0023] 본 발명의 또 다른 목적은 초음파 영상 시스템에서 아날로그 초음파 신호들의 아날로그-디지털 변환 후에 초음파 신호 샘플들을 압축하기 위한 장치를 제공하는 것이다. 초음파 영상 시스템은 샘플링 윈도우 동안 복수의 아날로그 초음파 신호들을 출력하는 초음파 변환기 소자들의 어레이를 포함한다. 상기 장치는 복수의 초음파 신호들을 수신하기 위한 복수의 아날로그 입력들 및 디지털 인터페이스에서의 복수의 데이터 포트들을 구비한 접적 회로 디바이스를 포함하며, 상기 접적 회로 디바이스는,

[0024] 상기 샘플링 윈도우 동안에 복수의 신호 샘플들의 시퀀스들을 생산하기 위하여 상기 아날로그 입력들에서 수신된 상기 복수의 아날로그 초음파 신호들을 디지털로 샘플링하도록 연결된 복수의 아날로그-디지털 컨버터들(ADC들)과, 각각의 ADC는 대응하는 변환기 소자에 의해 출력된 대응하는 아날로그 초음파 신호를 샘플링하여 대응하는 신호 샘플들의 시퀀스를 형성하며; 그리고

[0025] 복수의 신호 샘플들의 시퀀스들을 수신하도록 연결된 복수의 입력들을 구비하며 복수의 압축 샘플들의 시퀀스들을 생산하는 압축기를 포함하고, 상기 압축기는 복수의 압축 유닛들을 포함하며, 여기서 대응하는 압축 유닛은 상기 샘플링 윈도우 동안, 상기 대응하는 신호 샘플들의 시퀀스를 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들로부터 독립적으로 압축하여 대응하는 압축 샘플들의 시퀀스를 형성하며, 상기 복수의 압축 샘플들의 시퀀스들은 상기 디지털 인터페이스를 통해 신호 프로세서로 전송되도록 상기 복수의 데이터 포트들에 제공된다.

[0026] 본 발명의 또 다른 양상은 더 적은 데이터 포트들을 사용하여 디지털 인터페이스를 통해 압축 샘플들을 전송하기 위하여 데이터 포트들의 초과 데이터 전송 대역폭을 사용한다. 압축 샘플들의 시퀀스들은 더 적은 데이터 포트들을 사용하여 전송될 수 있는 더 적은 시퀀스들을 형성하도록 멀티플렉싱될 수 있다.

[0027] 본 발명의 또 다른 양상은 디지털 인터페이스를 통해 압축되지 않은(uncompressed) 초음파 신호 샘플들을 전송하는데 더 적은 데이터 포트들을 사용하기 위하여 데이터 포트들의 초과 데이터 전송 대역폭을 사용한다. 복수의 ADC들로부터 출력된 신호 샘플들의 비트율(bit rate)이 데이터 포트들의 최대 데이터 전송 대역폭보다 충분히 작을 때, 더 적은 데이터 포트들을 사용하여 전송될 수 있는 더 적은 시퀀스들을 형성하기 위하여 압축되지 않은 신호 샘플들의 시퀀스들이 멀티플렉싱될 수 있다.

도면의 간단한 설명

[0028] 도 1은 종래 기술에 따른 일반적인 의료용 초음파 시스템의 예의 블록도이다.

도 2는 종래 기술에 따른 초음파 신호 프로세서(130)의 블록도이다.

도 3은 종래 기술에 따른 빔형성 전의 초음파 신호 샘플들의 플롯이다.

도 4는 종래 기술에 따른 하나의 빔형성기 출력 채널에 대응하는 빔형성 초음파 신호의 인-페이즈 샘플들의 플롯이다.

도 5는 바람직한 실시예에 따라 ADC들의 뱅크로부터 출력되는 신호 샘플들을 압축하는 것을 포함하는 초음파 시스템의 블록도이다.

도 6은 대안적인 구성에 따라 초음파 신호 샘플들을 압축하고 상기 압축 샘플들을 캡쳐 메모리에 저장하는 것을 포함하는 초음파 시스템의 블록도이다.

도 7은 대안적인 구성에 따라 압축 샘플들이 빔형성기 메모리 내에 저장되는 초음파 시스템의 블록도이다.

도 8은 더 작은 데이터 포트들에 걸친 전달을 위하여 압축 샘플들을 다중화하는 것을 포함하는 초음파 시스템의 블록도이다.

도 9는 ADC 출력들에 포트 집중(port concentration)을 적용하는 초음파 시스템의 블록도이다.

도 10A는 16개의 ADC들로부터 데이터를 전송하기 위한 12개의 데이터 포트들을 포함하는 포트 집중 구성의 블록도이다.

도 10B는 도 10A의 구성에서 1 샘플 기간 동안 데이터 포트들(270)에 제공되는 비트들의 구성을 도시한다.

도 11은 신호 샘플들의 본래 시퀀스들을 복구(restoring)하기 위하여 포트 집중으로부터의 결과인 수신된 다중화 비트 스트림들을 재배열(reordering)하는 블록도이다.

도 12는 N_GROUP=4인 블록 플로팅 포인트 엔코더의 블록도이다.

도 13은 엔코딩을 위한 신호 샘플들의 n_비트들을 선택하는 예를 도시한다.

도 14는 감소된 가수를 나타내기 위한 비트들을 선택하는 예를 도시한다.

도 15는 n_exp, n LSBN 및 m_exp의 예시적인 값들의 테이블이다.

도 16은 감소된 가수를 사용하는 블록 부동 소수점 엔코딩(block floating point encoding)의 블록도이다.

도 17은 서로 다른 동작들을 포함하는 압축 유닛(210i)의 블록도이다.

도 18은 압축해제기의 블록도이다.

도 19는 서로 다른 중심 주파수들을 가진 신호 샘플들을 압축하기 위한 대안들의 근본 원리를 도시하는 예이다.

도 20은 신호 샘플들의 중심 주파수(center frequency)에 근거한 압축 알고리즘의 블록도이다.

도 21은 중심 주파수에 근거하여 수정된 샘플들을 생성하는 동작들을 보여준다.

도 22는 도 19의 예들을 위한 신호 샘플들 $x(i)$ 과 $x(i-j)$ 의 합 또는 차를 보여준다.

도 23은 도 20과 관련하여 설명된 압축기를 위한 압축해제기에 의해 수행되는 동작들의 블록도이다.

도 24는 압축해제기의 GPU 내에서의 구현 및 초음파 영상을 생성하기 위한 다른 동작들의 블록도이다.

도 25는 압축해제기의 CPU/GPU 디바이스 내의 구현 및 초음파 영상을 생성하기 위한 다른 동작들의 블록도이다.

발명을 실시하기 위한 구체적인 내용

[0029] 도 1은 종래 기술에 따른 일반적인 의료용 초음파 시스템의 예의 블록도이다. 송신 빔형성기(transmit beamformer)(104)는 디지털 또는 아날로그 빔형성기와 같은 본 기술분야에서 알려져 있는 구성의 빔형성기이다. 송신 빔형성기(104)는 시스템 제어기(102)에 응답하여 하나 이상의 여기 신호들(excitation signals)을 생성한다. 여기 신호는 일반적으로 1 내지 20 MHz 범위에 있는 관련된 중심 주파수를 가진다. 송신 빔형성기(104)로부터의 여기 신호들이 송/수신 스위치(112)를 통해 초음파 변환기(110)에 제공된다. 초음파 변환기(110)는 변환기 소자들(110i)의 어레이를 포함한다. 초음파 변환기(110)는 본 기술 분야에서 알려져 있는 구성으로서, 검사되고 있는 검사체로의 초음파의 연결(coupling)을 가능하게 해준다. 변환기 소자들(110i)은 초음파의 런칭(launching) 및 수신을 모두 행한다. 송/수신 스위치(112)는 송신 모드 및 수신 모드를 위한 스위칭 회로를 포함한다. 송신 모드에서, 송/수신 스위치(112)는 송신 빔형성기(104)로부터의 여기 신호들을 변환기(110)에 연결(coupling)한다. 수신 모드에서, 송/수신 스위치(112)는 변환기(110)로부터 수신된 초음파 신호들을 아날로그 전단(analog front end)(AFE)(114)에 연결(coupling)한다. 송신을 위하여, 변환기 소자들(110i)이 여기 신호들을 변환하여 초음파 음향 파형들(ultrasonic acoustic waveforms)을 생성한다. 특히, 변환기(110)는 상기 여기 신호들을 송신 빔형성기(104)에 응답하여 검사체 내에서의 방향들로 이동(traveling)하는 초음파 파형들로

변환한다. 서로 다른 음향 임피던스를 가진 산란 사이트들(scattering sites)이 초음파 파형들을 반사하여, 에코들이 변환기(110)로 되돌아오게 한다. 복수의 변환기 소자들(110i)이 에코들을 수신하여 그것들을 복수의 아날로그 초음파 신호들로 변환한다. 송/수신 스위치(112)는 샘플링 윈도우 동안에 변환기(110)로부터의 복수의 아날로그 초음파 신호들을 AFE(114)에 연결한다. 샘플링 윈도우는 시간 간격(interval of time)을 나타내며, 상기 시간 간격 동안, 수신된 에코들은 검사체 내의 요구되는 깊이 범위 내의 산란 사이트들로부터의 반사를 나타낸다. 제어기(102)는 사용자 입력 또는 스캔 프로토콜에 따라 샘플링 윈도우를 설정하며 송/수신 스위치(112)에 시간 제어 정보를 제공한다. 송/수신 스위치(112)는 샘플링 윈도우 동안 복수의 아날로그 초음파 신호들을 병렬적으로(in parallel) 출력한다. AFE(114)는 아날로그 디지털 변환을 위한 준비동안 복수의 아날로그 초음파 신호들을 증폭하고 필터링한다. AFE(114)는 각각의 아날로그 신호 채널(113i)을 위한 저 잡음 증폭기(LNA:low noise amplifier), 가변 이득 증폭기(VGA:variable gain amplifier) 및 저역 필터를 포함할 수 있다. 수신된 신호 강도가 시간에 따라 감소하므로, VGA는 시간에 따라 이득을 증가시키는 이득 프로파일을 적용한다. 시간에 따른 신호 강도의 감소는 초음파가 더 많은 조직을 통하여 더 긴 경로를 이동함에 따른 상기 초음파의 감쇠에 기인한 것이다. ADC 뱅크(120)는 샘플링 윈도우 동안에 수신된 복수의 아날로그 초음파 신호들을 병렬적으로(in parallel) 복수의 초음파 신호들의 시퀀스들로 변환하기 위한 복수의 ADC들을 포함한다. 각각의 ADC 입력 채널(115i)에서의 아날로그 초음파 신호는 대응하는 ADC 출력 채널(121i)에서 초음파 신호 샘플들의 스트림으로 변환된다. 초음파 신호 샘플들은 0이 아닌 중심 주파수를 가지며, 상기 중심 주파수는 일반적으로 변환기의 압전 물질(piezoelectric material)의 고유, 공진 주파수(natural, resonant frequency)에 관련된 수신된 초음파 신호들의 무선 주파수(RF)에 대응한다.

[0030]

초음파 신호 프로세서(130)는 초음파 신호 샘플들로부터 진단 정보를 추출하는 동작들을 수행하는바, 상기 동작들은 도 2와 관련하여 더 설명되는 빔형성, 다운컨버전, B-모드 처리 및/또는 도플러 처리를 포함한다. 초음파 신호 프로세서(130)는 디지털 신호 프로세서(DSP), 필드-프로그램가능 게이트 어레이(FPGA), 컴퓨터의 마이크로 프로세서 또는 CPU와 같은 하나 이상의 프로세서들에 구현될 수 있다. 스캔 컨버터(140)는 처리된 샘플들의 프레임에 대한 좌표 변환을 수행하여, 라스터(raster)(rectilinear(직선)) 포맷을 가진 초음파 영상 샘플들의 프레임을 생성한다. 영상 프로세서(150)는 추가적인 영상 향상 동작들(image enhancement operations)을 초음파 영상 샘플들에 적용할 수 있다. 디스플레이(160)는 사용자에 의한 분석을 위한 2차원 또는 3차원 영상들을 제공한다.

[0031]

도 2는 종래 기술에 다른 초음파 신호 프로세서(130)의 블록도이다. 의료용 초음파 시스템들은 ADC 뱅크(120)로부터의 RF 초음파 신호 샘플들에 대해 디지털 빔형성 동작들을 수행할 수 있다. 수신 빔형성기(160)는 초음파 신호 샘플들에 지연, 아포다이제이션(감쇠(ATTENUEATION)) 및 추가(addition) 동작들을 적용하여 시야(field of view)의 특정 방향에 대응하는 빔 또는 빔형성 샘플들의 1-D 어레이를 형성한다. 수신 빔형성기(160)는 시야에서의 다수의 방향들에 대응하는 빔형성 샘플들의 다수의 1-D 어레이들을 생성한다. 수신 빔형성기(160)는 빔형성(BF) 계산기(164)의 지연 및 추가 동작들(delay and addition operations)을 위하여 초음파 신호 샘플들을 저장하기 위한 빔형성기(BF) 메모리(1620를 포함한다. BF 계산기(164)는 동일한 수신 펄스에 대해 BF 메모리(162)로부터 검색된 초음파 신호 샘플들을 사용하여 복수의 빔들을 형성할 수 있다. BF 계산기(164)는 계산된 빔들의 위상 해상도(phase resolution)를 향상시키기 위하여 인접 초음파 신호 샘플들 사이에 보간(interpolation)을 적용할 수 있다. 수신 빔형성기(160)는 또한 공간 윈도우 기능들(spatial windowing functions) 또는 아포다이제이션(apodization)을 구현하기 위한 추가적인 동작들 전에 샘플들에 가중 함수들(weighting functions)을 적용할 수 있다. 각각의 각도에 대해 계산된 빔형성 샘플들은 대응하는 빔형성기 출력 채널(161i)에 제공된다. 수신 빔형성기(160)는 일반적으로, ADC 출력 채널들(121i)을 포함하는 입력 채널들 보다 적은 출력 채널들(161i)을 가진다. 이러한 구성에서, 빔형성 샘플들은 RF 중심 주파수를 가진다. 디지털 다운 컨버터(DDC)(170)는 빔형성 샘플들(beamformed samples)을 기저대역으로 복조하여 각각의 빔에 대해 복소 기저대역(complex baseband) I 및 Q 샘플들을 생성한다. DDC(170)에 대한 대안으로서, 또는 DDC(170)에 부가하여, 대역통과 필터(bandpass filter)가 요구되는 주파수에 중심을 둔 주파수 대역에서 빔형성 샘플들에 적용될 수 있거나 또는 DDC(170)가 빔형성 샘플들을 기저대역 대신 중간 주파수(IF; intermediate frequency)로 복조할 수 있다. 본 기술분야의 대안적인 구조는 빔형성 전의 초음파 신호 샘플들의 아날로그 디지털 변환 및 디지털 다운컨버전 전에 아날로그 빔형성을 포함한다.

[0032]

진단 정보 프로세서(180)는 요구되는 타입의 초음파 영상에 대한 I, Q 샘플들에 대해 적합한 동작들을 수행한다. B-모드 처리는 에코 신호의 강도를 나타내는 정보를 생성한다. B-모드 영상을 위해 검출된 샘플들을 형성하기 위하여 I, Q 샘플들의 크기들이 계산될 수 있다. 도플러 처리는 속도, 속도의 편차 및 I, Q 샘플들로부터의 에너지를 추정하여 도플러 검출(Doppler detected) 샘플들을 형성한다. B-모드 검출 샘플들 및 도플러

검출 샘플들의 공간 좌표들은 빔형성 샘플들의 기하구조에 대응한다. 스캔 컨버터(140)는 검출된 샘플들의 좌표 변환을 수행하여 디스플레이에 적합한 래스터 포맷을 가진 데이터 프레임들을 생성한다. 영상 프로세서(150)는 2-차원 또는 3-차원 영상들로서 디스플레이 전에 샘플들의 프레임들에 대한 추가적인 영상 처리를 수행한다.

[0033] 도 3은 빔형성 전의 초음파 신호 샘플들의 플롯이다. 이 플롯은 ADC들의 어레이 중 하나의 ADC에 의해 샘플링된 4개의 필스 에코들에 대한 동상(in-phase) 샘플들을 디스플레이한다. 이 예에서, I, Q 샘플들을 형성하기 위하여, 빔형성 전에, ADC로부터 출력된 초음파 신호 샘플들에 디지털 다운 변환이 적용되었다. 도 4는 하나의 빔형성기 출력 채널에 대응하는 빔형성 초음파 신호의 동상 샘플들의 플롯이다. 이 예에서, 빔형성기는 I, Q 샘플들에 지연 및 가중 함수들을 적용함으로써 복수의 ADC들로부터 출력된 I,Q 샘플들의 복수의 시퀀스들을 결합한다.

[0034] 도 5는 선호되는 실시예에 따라, ADC들의 뱅크(120)로부터 출력된 초음파 신호 샘플들을 압축하는 것을 포함하는 초음파 시스템의 블록도이다. 압축기(210)는 복수의 압축 유닛들(210i)을 포함한다. 복수의 압축 유닛들(210i)은 각각의 변환기 소자들(도 1의 110i)로부터 출력된 아날로그 초음파 신호들을 나타내는 복수의 신호 샘플들의 시퀀스들을 압축하여 압축기 출력(211i)에서 복수의 압축 샘플들의 시퀀스들을 형성한다. 압축 유닛(210i)은 샘플링 윈도우 동안 대응하는 변환기 소자(110i)로부터 출력된 아날로그 초음파 신호를 나타내는 대응하는 ADC(120i)의 ADC 출력(121i)으로부터 신호 샘플들의 시퀀스를 수신하며, 여기서 샘플링 윈도우는 시간 간격이고, 상기 시간 간격 동안 아날로그 초음파 신호는 검사체의 대응하는 깊이 범위로부터 반사된 에코들을 나타낸다. 압축 유닛(210i)은, 압축기 출력(211i)에서 대응하는 압축 샘플들의 시퀀스를 생산하기 위하여, 동일한 샘플링 윈도우 동안에 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들에 독립적으로, 상기 압축 유닛의 입력부에서의 신호 샘플들의 특정 시퀀스에 압축 동작들을 적용한다. 대안적으로, 압축 유닛(210i)은 하나 이상의 ADC로부터의 샘플들을 압축할 수 있으며, 여기서 특정 ADC(120i)로부터의 신호 샘플들이 동일한 샘플링 윈도우 동안 다른 변환기 소자들로부터 출력된 아날로그 초음파 신호들을 나타내는 신호 샘플들로부터 독립적으로 압축된다. 본 설명은 각각의 ADC(120i)가 실수의 샘플들의 시퀀스를 생성하는 것을 가정한다. 대안적으로, ADC들(120i)이 각각의 ADC 출력(121i)에서 I 및 Q 샘플들의 시퀀스들을 생성하기 위하여 쿼드러쳐 샘플링(quadrature sampling)을 수행한다면, I, Q 샘플들의 각각의 시퀀스가 독립적으로 압축된다. 압축은 빔형성 전에 초음파 신호 샘플들에 적용된다. 압축 샘플들은 디지털 인터페이스(220)에 걸쳐 초음파 신호 프로세서(130)로 전달되며, 여기서 상기 샘플들이 초음파 프로세싱 동작들을 위해 압축해제된다. 상기 압축 샘플들의 전송을 위한 디지털 인터페이스에 요구되는 데이터 전송 대역폭은 압축되지 않은(uncompressed) 초음파 신호 샘플들의 스트림을 전송하기 위한 대역폭에 비해 감소된다.

[0035] 도 6은, 대안적인 구성에 따라, 초음파 신호 샘플들을 압축하는 것과 상기 압축 샘플들을 캡쳐 메모리 내에 저장하는 것을 포함하는 초음파 시스템의 블록도이다. 디지털 인터페이스(220)를 거친 전송 후, 압축 샘플들이 캡쳐 메모리(230)에 저장된다. 압축 샘플들을 저장하기에 충분한 캡쳐 메모리(230)의 용량이 감소되고, 따라서 시스템 자원이 절약된다. 압축해제기(240)는 캡쳐 메모리로부터 검색된 압축 샘플들을 압축해제한다. 수신 빔형성기(160)는 각각의 빔형성기 출력 채널(161i)에서 빔형성 샘플들의 시퀀스를 형성하기 위하여 압축해제 샘플들에 빔형성 동작들을 적용한다. 도2와 관련하여 설명된 바와 같이, 디지털 다운컨버전 및/또는 필터링이 빔형성 동작들 전에 압축해제 샘플들에 적용될 수 있다.

[0036] 도 7은, 대안적인 구성에 따라, 압축 샘플들이 빔형성기 메모리에 저장되는 초음파 시스템의 블록도이다. 수신 빔형성기(160)는 빔형성기(BF) 메모리(162) 내에 압축 샘플들을 저장하고 빔형성 동작들을 위해 필요할 때 상기 압축 샘플들을 검색한다. 압축해제기(240)는 BF 메모리로부터 검색된 압축 샘플들을 처리하고 압축해제 샘플들을 BF 계산기(164)에 제공한다. BF 계산기(164)는 빔형성 동작들을 압축해제 샘플들에 적용한다. BF 계산기(164)는 또한 도 2와 관련하여 설명된 공간 필터링 등을 위하여 상기 압축해제 샘플들에 대해 추가적인 동작들을 수행할 수 있다.

[0037] 압축 샘플들이 본래의 초음파 신호 샘플들보다 더 적은 샘플당 비트들(bits per sample)를 가지므로, 압축 샘플들은 압축되지 않은(uncompressed) 샘플들보다 더 적은 데이터 포트들을 사용하여 디지털 인터페이스(220)를 거쳐 전송될 수 있다. 도 8은 더 적은 데이터 포트들을 거쳐 전송하기 위하여 압축 샘플들을 다중화하는 것을 포함하는 초음파 시스템의 블록도이다. 이 예에서, ADC 뱅크(120)는 N개의 ADC들(120i), ADC1 내지 ADCN을 포함하며, N개의 ADC 출력 채널들 120i, X₁ 내지 X_N에서 신호 샘플들의 스트림들을 생성한다. 압축 유닛들(210i)은 N개의 압축기 출력들(211i), Y₁ 내지 Y_N에서 압축 샘플들의 대응하는 스트림들을 생성한다. 압축 샘플들은 감소된 비트율을 가지고 데이터 포트들(270i)에 제공된다. 바람직하게는, 데이터 포트들(270i)은 저 전압 차동 신호(LVDS) 데이터 송신(data transmission)을 제공한다. 대안적으로, 데이터 포트들(270i)은 데이터 송신을 위하여

직/병렬 변환기(serializer-deserializer)(SerDes) 인터페이스를 사용할 수 있다. "LVDS Owener's Manual Including High-Speed CML and Signal Conditioning"(Fourth Edition, 2008년 1월 National Semiconductor)는 LVDS 디바이스들 및 구조들을 기술한다. LVDS 데이터 송신은 3.125Gbps의 최대 데이터 전송 속도, 저 잡음 및 저 전력 소모를 포함하는 바람직한 특성들을 가진다. 차동 신호화(differential signaling)는 채널 출력 당 LVDS 쌍으로 칭해지는 2개의 I/O 핀들을 필요로 하는바, 하나는 양의 차동 출력을 위한 것이고 다른 하나는 음의 차동 출력을 위한 것이다. 데이터 포트(270i)는 압축기 출력(Y_i)에서 압축 샘플들의 비트율이 포트의 최대 데이터 전송율보다 낮을 때 초과 대역폭(excess bandwidth)을 가진다. 주어진 데이터 포트(270i)를 통한 전송을 위하여 압축 샘플들의 복수의 스트림들을 결합함으로써 초과 대역폭이 사용될 수 있다. 멀티플렉서(250)는 M 데이터 포트들(270i)를 통한 전송을 위하여 압축 샘플들의 N개의 시퀀스들을 결합하여 다중화된 압축 샘플들의 M 개의 시퀀스들을 형성하며, 여기서 $M < N$ 이다. 결합될 수 있는 압축 샘플 스트림들의 수는 데이터 전송 포트(270i)의 대역폭에 의해 제한된다. 예를 들어, $N=16$ ADC들에 대해, 각각의 ADC는 50 메가샘플/초(Msps)의 샘플율에서 12bps(bits per sample)로 초음파 신호 샘플들을 생성하며, 각각의 ADC 출력 채널(121i)에서의 비트율은 600Mbps이다. 데이터 포트(270i)가 800Mbps에 이르는 데이터 전송 속도를 가지고 압축기(210)가 3:1의 압축 비율로 압축한다고 가정하자. 압축기 출력(121i)에서의 압축 샘플 시퀀스 Y_i 는 200Mbps의 비트율을 가진다. 이 경우에, 하나의 데이터 포트(270i)가 800Mbps의 데이터 전송율에서 4개의 압축기 출력들로부터 압축 샘플들을 전송하기에 충분한 대역폭을 가진다. 이 예에서, 멀티플렉서(250)는 4개의 압축 시퀀스들 $Y_i, Y_{i+1}, Y_{i+2},$ 그리고 Y_{i+3} 의 그룹으로부터의 압축 샘플들을 결합하여 하나의 멀티플렉서 출력(251i)에서 다중화된 압축 샘플들 Z_j 의 대응 시퀀스를 형성한다. 이 예에서, 다중화된 압축 샘플들의 시퀀스 및 대응하는 활성 데이터 포트들의 수는 $M=N/4=4$ 이다. 직렬 변환기(260)는 대응하는 데이터 포트들(270i)에 비트들의 시퀀스들을 제공한다.

[0038]

M개의 데이터 포트들을 사용하기 위하여 압축 샘플들을 멀티플렉싱하는 것의 이점은 더 적은 물리적 데이터 포트들을 사용하는 것을 포함하며, 이는 또한 데이터 포트들의 연결 및 전력 소모를 줄여준다. 압축 샘플들의 비트율이 고정될 때, 멀티플렉서(250)는 고정 개수의 물리적 데이터 포트들(270i)에 대한 고정 개수의 멀티플렉서 출력들(251i)을 가진다. 대안적으로, 유연적인 구조(flexible architecture)는 압축 샘플들의 비트율에 따라 다양한 수의 활성 데이터 포트들을 지원할 수 있다. 유연적인 구조에서, 압축기(210)는 사용자가 선택가능한 압축 비율 변수에 따라 다양한 비트율들에서 압축 샘플들(compressed samples)을 제공한다. 압축 제어기(도 8에 도시되지 않음)는 압축 유닛들(210i)에 압축 제어 파라미터들을 제공하여, 동작들이 요구되는 압축 비율에 대응하는 비트율을 가진 압축 샘플들을 생성하도록 한다. 압축 제어기는 멀티플렉서 출력(251i)에서 생성할 멀티플렉싱된 압축 샘플들의 시퀀스들의 개수를 나타내기 위하여 멀티플렉서(250)에, 멀티플렉싱 제어 파라미터들을 제공한다. 압축 제어기는 또한 비활성 데이터 포트들을 파워-다운하기 위한 사용자 입력에 응답할 수 있으며, 따라서 전력을 더 절약할 수 있다.

[0039]

데이터 포트들(270i)이 샘플율 및 샘플당 비트수의 특정 값들에 대해 초과 대역폭을 가지는 것이 또한 가능하다. 데이터 포트들(270i)은, 샘플율과 샘플당 비트수의 곱이 결과적으로 데이터 포트(270i)의 최대 데이터 전송율보다 낮은 ADC 출력(121i)의 비트율일 때, 초과 대역폭을 가진다. 예를 들어, ADC 클럭 주파수는 50 메가헤르츠(MHz)이며, 이는 50Msps에 대응하고, 그리고 샘플 폭은 샘플당 12비트여서 각각의 ADC(120i)가 초당 600 메가비트(Mbps)를 생성한다. 데이터 전송율은 각각의 데이터 포트(270i)에 대해 600Mbps일 것이다. 800Mbps의 최대 데이터 전송율을 가진 LVDS 포트에 대해, 각각의 포트에서 사용되지 않은 200 Mbps의 대역폭이 존재한다. 데이터 포트들(270i)은 600Mbps에서 데이터를 전송하기 위하여, 800Mbps의 완전 용량에서 데이터를 전송하는 것과 동일한 양의 전력을 소비하는바, 이는 LVDS 인터페이스들이 정전류(따라서 정전력) 링크들이기 때문이다. 포트 집중(port concentration)은 복수의 ADC 출력들로부터의 비트들을 결합하고 상기 결합된 데이터를 더 적은 포트들을 통해 더 빠른 속도에서 송신함으로써 초과 데이터 전송 용량을 사용한다. 각각의 데이터 포트는 ADC 비트율보다 빠른 그리고 각각의 데이터 포트(270i)의 최대 데이터 전송율에 이르는 속도에서 상기 결합된 데이터를 전송한다.

[0040]

도 9는 ADC 출력들(121i)에 포트 집중을 적용하는 초음파 시스템의 블록도이다. N개의 ADC 출력들(X_1 내지 X_N)의 초음파 신호 샘플들의 N개의 시퀀스들이 멀티플렉서(252)에 입력된다. 멀티플렉서(252)는 멀티플렉싱된 신호 샘플들의 M개의 채널들 R_1 내지 R_M 을 형성하기 위하여 ADC 출력들의 그룹들로부터 샘플들을 결합하며, 여기서 $M < N$ 이다. 각각의 채널 R_i 는 ADC 출력(121i)에서 ADC 비트율보다 큰, 그러나 초당 비트(bits per sample)에 있어서 데이터 포트(270i) 최대 데이터 전송율 이하인 비트율을 가진다. 멀티플렉서(250)는 각각의 샘플링 기간 동안 N 개의 신호 샘플들의 비트들을 M개의 비트 서브세트들에 매핑함으로써 샘플들을 결합한다. 직렬변환기(262)는 대

응하는 데이터 포트(270i)에 의한 전송을 위하여 비트들의 서브세트들 각각을 직렬변환한다. 위의 예에서, 추가적으로 ADC들의 수 N 이 16인것을 고려해 보도록 한다. 600Mbps의 ADC 비트율에서 16개의 ADC들(120i)로부터 출력된 신호 샘플들은, 각각이 800 Mbps의 비트율을 가진 12개의 비트 스트림들로 결합될 수 있다. 12개의 활성 데이터 포트들(270i)은 각각 800Mbps($800\text{Mbps} \times 12 = 600\text{ Mbps} \times 16$)의 데이터 전송율에서 12개의 비트 스트림들을 전송할 것이다. 샘플율, 샘플당 비트 수 및 최대 데이터 전송율에 따라, 몇가지 구성들이 가능하다.

[0041] 도 10A는 16개의 ADC들로부터 데이터를 전송하기 위한 12개의 데이터 포트들을 포함하는 포트 집중화 구성의 블록도이다. 이 구성은 50Mhz에 이르는 ADC 클럭 주파수에 대응하는 50Mps에 이르는 샘플율을 수용할 수 있다. ADC 입력 클럭(118)은 주파수가 ADC 샘플율에 대응하는 클럭 신호를 운반한다. ADC들(120)은 ADC 입력 클럭(118)에 응답하여, 상기 샘플율에서 입력 아날로그 신호들을 샘플링한다. 멀티플렉서들(252)은 ADC들(120)의 뱅크로부터 출력된 신호 샘플들을 수신한다. 4개의 ADC들(120h, 120i, 120j, 120k)이 하나의 멀티플렉서(252i)에 신호 샘플들을 제공한다. 멀티플렉서(252i)는 3개의 출력들(253i, 253j, 253k)을 포함한다. 멀티플렉서(252i)는 각각의 샘플 기간 동안 그것이 수신하는 샘플들의 48 비트들을 재배열(reordering)하고 상기 재배열된 비트들을 3개의 직렬변환기들(262i, 262j, 262k)로 분배한다. 각각의 직렬변환기(262i, 262j, 262k)는 48개의 재배열된 비트들의 서브세트를 수신하고, 그것들을 대응하는 포트(270i, 270j, 270k)에 의한 전송을 위해 직렬변환한다. 위상 동기 루프(PLL)(280)는 ADC 클럭 주파수의 16배인 주파수를 가지는 데이터 클럭(281)을 생성한다. PLL(280)은 직렬변환기(262)와 데이터 포트들(270)을 위한 데이터 클럭(281)을 생성하기 위하여 ADC 입력 클럭 상에서 동작한다. 데이터 클럭 주파수는 각각의 직렬변환기(262i)로부터 출력된 비트들의 데이터 전송율에 대응한다. 데이터 클럭 주파수는 ADC 클럭 주파수에 샘플 기간당 멀티플렉스된 비트들의 수, 이 경우 16,를 곱한 것이다. 12번째 데이터 포트들(270)은 샘플율의 16배인 데이터 전송율에서 직렬변환된 비트들을 전송한다.

[0042] 도 10B는 도 10A의 구성에 대해 1 샘플 기간 동안 데이터 포트들(270)에 제공된 비트들의 구성을 도시한다. 표(290)는 1 샘플 기간 동안 16개의 adc들로부터 출력된 샘플 비트들의 비트 매핑을 도시한다. 4개의 멀티플렉서들(252) 및 3개의 직렬변환기들(262)을 구비한 구성에서, 멀티플렉서들(252)은 각각의 신호 샘플의 비트들을 4 비트들의 블록들로 그룹화한다. 멀티플렉서(252i)는 비트들의 제1 블록을 직렬변환기(262i)로 향하게 하고, 비트들의 제2 블록을 직렬변환기(262j)로 향하게 하고, 그리고 비트들의 제3 블록을 직렬변환기(262k)로 향하게 한다. 라인들(290i, 290j, 290k)은 직렬변환기(262i, 262j, 262k) 각각에 대한 비트 매핑을 나타낸다. 직렬변환기들(262) 각각이 1 샘플 기간 동안 16개의 매핑된 비트들을 출력한다면, 다른 비트 순서들을 야기하는 다른 비트 매핑들이 사용될 수 있다. 디지털 인터페이스(220)를 거친 전송 후, 수신된 멀티플렉싱 비트들은 신호 샘플들의 본래 시퀀스들을 복구(restoring)하기 위하여 역 비트 매핑(inverse bit mapping)에 따라 재배열된다.

[0043] 도 11은 본래의 신호 샘플들의 시퀀스들을 복구하기 위하여, 포트 집중(port concentration)으로 인한 수신된 멀티플렉싱된 비트 스트림들을 재배열하는 블록도이다. 포트 집중 모드에서, 수신기는 더 적은 입력 데이터 포트들(310)을 요구하며, 결과적으로 전력이 절감되고 복잡도가 감소된다. 입력 데이터 포트들(310)은 LVDS 수신기들이다. 각각의 LVDS 수신기는 LVDS 송신에 의해 생산된 차동 신호를 수신하고 대응하는 수신 비트들을 재생산(reproducing)하는 논리 상태를 발생시킨다. 직렬 변환기(deserializer)(315)는 수신된 직렬 비트들을 멀티플렉싱된 신호 샘플들 R_1 내지 R_M 의 M 개의 병렬 채널들로 변환한다. 디멀티플렉서(320)는 멀티플렉싱된 신호 샘플들의 비트들을 신호 샘플들의 본래의 시퀀스들 X_1 내지 X_N 의 순서로 재배치(rearrange)한다. 초음파 신호 프로세서(130)는, 신호 샘플들의 재생산된 시퀀스들에 빔 형성 또는 디지털 다운컨버전과 같은 동작들을 적용한다. 포트 집중 모드에 대한 추가적인 대안들이 '988 출원에서 기술된다.

[0044] 압축 유닛들(210i)에 의해 적용되는 압축 방법들은 블록 부동 소수점 엔코딩 및 신호 샘플들의 1차 또는 고차 도함수(first or higher order derivatives)의 계산(블록 부동 소수점 엔코딩이 이에 후속됨)을 포함한다. 허프만 또는 다른 타입의 엔코딩이 블록 부동 소수점 엔코딩에 대한 대안일 수 있다.

[0045] 압축 유닛(210i)의 바람직한 실시예는 ADC 출력(121i)으로부터의 연속적인 신호 샘플들의 그룹들에 블록 부동 소수점 엔코딩을 적용하는 것이며, 각각의 그룹은 N_GROUP 샘플들을 가진다. N_GROUP 샘플들의 최대 지수가 엔코딩되고 N_GROUP 샘플들은 하기의 단계들에 따라 엔코딩된다.

[0046] N_GROUP 샘플들의 제1 그룹에 대해 :

[0047] 1) N_GROUP 샘플들의 각각의 그룹에서 최대 크기의 \log_2 를 계산하는 것 등에 의해 최대 크기(magnitude)를 지닌 샘플에 대한 지수(밑(base)이 2)를 결정한다. 이는 엔코딩된 샘플당 비트들의 수, 즉 $n_{\text{exp}}(0)$ 를 나타낸다.

[0048] 2) S개의 비트들을 사용하여 제1 그룹의 지수 $n_{\text{exp}}(0)$ 를 절대 엔코딩(absolute encoding)한다. 여기서, S는

샘플당 비트들의 원래 수이다.

[0049] 3) 샘플당 $n_{exp}(0)$ 비트들을 사용하여 N_GROUP 샘플들을 엔코딩한다.

[0050] N_GROUP 샘플들의 i번째 그룹에 대해($i > 0$):

[0051] 4) 최대 크기를 가진 샘플들에 대해 i번째 지수(밑이 2)를 결정한다. 이는 i번째 그룹에서 엔코딩된 샘플당 비트들의 수, 즉 $n_{exp}(i)$ 를 나타낸다.

[0052] 5) i 번째 차분값(difference value)을 결정하기 위하여 $n_{exp}(i-1)$ 에서 $n_{exp}(i)$ 를 감산함으로써 i번째 지수를 차동적으로 엔코딩한다. 대응하는 토큰(token)을 사용하여 i번째 차분 값을 엔코딩한다. 여기서 더 짧은 토큰들이 더 공통적인(more common) 차분 값을 나타내며 더 긴 토큰들은 덜 공통적인(less common) 차분 값을 나타낸다.

[0053] 6) 샘플당 $n_{exp}(i)$ 비트들을 사용하여 N_GROUP 샘플들의 i번째 그룹을 엔코딩한다.

[0054] 샘플들의 제1 그룹에 대해, 지수 $n_{exp}(0)$ 이 직접 엔코딩된다. 예를 들어, 지수 $n_{exp}(0)$ 은 하기와 같이 엔코딩될 수 있으며, 여기서 S는 본래의 샘플당 비트수이다.

[0055] a. 0: $n_{exp}(0) = 0$ (모든 4개의 샘플 값들이 0이다)

[0056] b. 1: $n_{exp}(0) = 2$ (샘플당 2비트)

[0057] c. 2: $n_{exp}(0) = 3$ (샘플당 3비트)

[0058] d. 기타. S-1까지. $n_{exp}(0) = S$ (샘플당 S비트)

[0059] i 번째 그룹에 대해, 지수 $n_{exp}(i)$ 는 앞자리 부호(prefix code)를 사용하여 차동적으로 엔코딩되며, 여기서 어떤 부호워드도 또 다른 부호워드의 앞자리(prefix)가 아니다. 선호되는 차동 엔코딩은 다음과 같다.

[0060] 1. 차를 계산한다. $e_{diff} = n_{exp}(i) - n_{exp}(i-1)$

[0061] 2. e_{diff} 를 하기와 같이 엔코딩한다.

[0062] a. 0: $e_{diff} = e(i) - e(i-1)$

[0063] b. 101: $e_{diff} = +1$

[0064] c. 110: $e_{diff} = -1$

[0065] d. 1001: $e_{diff} = +2$

[0066] e. 1110: $e_{diff} = -2$

[0067] f. 기타

[0068] 대안적으로, 지수 $n_{exp}(i)$ 는 차동적으로 엔코딩되는 대신 허프만 엔코딩될 수 있다.

[0069] 도 12는 N_GROUP = 4 인 블록 소수점 엔코더의 블록도이다. 지수 계산기(402)는 단계 1 및 단계 4에서와 같이 N_GROUP 샘플들에 대해, 비트들에서의 최대 지수, n_{exp} 를 계산한다. 지수 토큰 발생기(404)는 단계 2 및 단계 5에서 n_{exp} 값을 엔코딩한다. 가수 패커(mantissa packer)(406)는 단계 3 및 단계 6에서 N_GROUP 샘플들에 대한 가수들을 엔코딩한다. 도 13은 엔코딩을 위해 신호 샘플의 n_비트들을 선택하는 예를 도시한다. 입력 신호 샘플(420)은 K개의 비트들에 의해 표현된다. 샘플(420)의 n_{exp} 하위 비트들이 엔코딩을 위해 선택된다. 샘플들을 위한 사인 비트가 선택된 비트들에 첨부되고 비트들의 결과적인 시퀀스는 가수를 나타낸다. 도 12로 돌아가면, 멀티플렉서(408)가, 엔코딩된 지수 토큰(411) 및 이에 후속하는 N_GROUP 가수들을 패킹하여 N_GROUP 압축 샘플들을 나타내는 압축 그룹(410)을 형성한다. 이 예에서, 압축 그룹(410)은 지수 토큰(411) 및 이에 후속하는 4개의 패킹된 가수들(412-0, 412-1, 412-2, 및 412-3)의 시퀀스를 포함한다. 압축 유닛(210i)은 연속적인 압축 그룹들을 연결(concatenation)하여 압축기 출력(211i)에서 압축된 패킷의 데이터 부분을 형성한다. N_GROUP을 위한 선호되는 사이즈는 그룹당 3 또는 4개의 샘플들이다. 그러나, 다양한 그룹 사이즈들이 또한 사용될 수 있다.

[0070] 가수들과 지수들을 별도로 엔코딩하는 것은 추가적인 압축을 제공하며 압축 에러를 감소시켜 준다. 연속적인 지수들의 차분 값들이 계산되고 엔코딩된다. 지수들은 느리게 변하며, 따라서 0 값들의 스트링들에 의해 분리되는 상대적으로 적은 0아닌 값들이 존재한다. 지수 차분 값들은 0이 아닌 차분 값 및 그것들의 대응 자리를

(positions)만을 나타냄으로써 효율적으로 엔코딩될 수 있다. 자리는 대응하는 인덱스 값에 의해 표현되거나 마지막의 0아닌 차분 값(last nonzero difference value)의 자리와 관련하여 표현될 수 있다. 지수 차분 값들의 엔코딩은 무손실 엔코딩이며, 이는 상대적으로 큰 에러들을 방지해준다. 지수들을 디코딩하기 위하여, 지수 값들이 지수 차분 값들을 적분(integration)하고 대응하는 자리 위치들을 디코딩함으로써 복원된다. 가수들을 디코딩하기 위하여, 각각의 복원된 가수 값이 제한되어 디코딩된 샘플의 대응 지수 값을 변경하지 않는다. n_{exp} 의 디코딩된 지수에 대해, 복원된 가수는 $2^{n_{exp}} - 1$ 의 최대값을 가질 수 있다. 이는 지수 값의 변경으로부터의 가수의 압축 에러를 방지해준다.

[0071]

대안적인 블록 부동 소수점 엔코딩 방법은, 위에서 설명된 바와 같이 가수를 나타내는 비트들의 수를 감소시키고 지수들을 차동 엔코딩하는 것을 포함한다. N_GROUP 샘플들의 가수들을 나타내는 비트들의 수는, 그룹에 대한 n_{exp} 의 값에 따라 각각의 가수로부터 다수의 LSB들을 선택적으로 제거함으로써 감소된다. 도 14는 감소된 가수를 나타내기 위하여 비트들을 선택하는 예를 도시한다. n_{exp} 는 위의 단계 1 및 단계 4에서와 같이 결정된다. 가수의 n_{exp} 하위 비트들 모두를 엔코딩하는 대신, LSB로 시작하는 n_{LSB} 개의 비트들이 제거된다. 나머지 m_{exp} 비트들($m_{exp} = n_{exp} - n_{LSB}$)이 엔코딩을 위해 선택된다. n_{LSB} 의 값은 식 또는 테이블에 따라 n_{exp} 의 값에 의존한다. 도 15는 n_{exp} , n_{LSB} , 및 m_{exp} 의 예시적인 값들의 테이블이다. 더 큰 값의 n_{exp} 에 대해, 자름(truncation) 또는 반올림(rounding)에 의해 더 많은 LSB들이 제거되어 m_{exp} 비트들을 가진 감소된 가수를 형성한다. 예를 들어, 만약 n_{EXP} 가 12라면, N_GROUP 감소된 가수들의 패킹을 위하여 3개의 LSB들이 제거되어 9개의 가수 비트들이 유지된다. 압축기(210)는 n_{exp} , n_{LSB} , 및 m_{exp} 의 값들의 루업 테이블을 저장할 수 있다. 대안적으로, 압축기(210)는 n_{exp} 의 함수로서 n_{LSB} 및 m_{exp} 를 나타낼 수 있으며 필요할 때 그 값들을 계산할 수 있다. 도 16은 감소된 가수들을 사용하는 블록 부동소수점 엔코딩의 블록도이다. N_GROUP 샘플들의 각각의 그룹에 대해, 지수 계산기(402)는 위에서 설명된 것과 같이 최대 지수 n_{exp} 를 계산한다. 가수 비트 계산기(414)는 루업 테이블 또는 식을 사용하여 감소된 가수에서의 비트들의 개수 m_{exp} 를 결정한다. 감소된 가수 패커(416)는 N_GROUP 샘플들 각각에 대해 m_{exp} 비트들을 선택한다. 멀티플렉서(408)는 지수 토큰(411)과 이에 후속하는 감소된 가수들(419-0, 419-1, 419-2, 419-3)을 패킹하여 압축된 그룹(418)을 형성한다. 일부 조건들에서, 어떤 LSB도 N_그룹 샘플들의 그룹으로부터 제거되지 않는다. 예를 들어, N_GROUP 샘플들 내의 하나 이상의 샘플들의 크기가 허용 가능한 최소값보다 작다면, 본래의 LSB들을 포함하는 N_GROUP 가수들이 패킹될 것이다. 압축 샘플들의 시퀀스는 감소된 가수들을 가진 또는 감소된 가수들을 가지지 않은 압축된 그룹들을 포함할 수 있다.

[0072]

압축 제어기는 블록 부동 소수점 엔코딩을 위하여 압축 유닛들(210i)에 압축 제어 파라미터들을 제공한다. n_{LSB} , m_{exp} , 및 n_{exp} 에 대한 복수의 대안적인 루업 테이블들 또는 식들이 존재할 수 있다. 압축 제어 파라미터들은 N_GROUP 및 n_{LSB} , m_{exp} , 및 n_{exp} 에 대한 대안적인 루업 테이블들 또는 식들을 위한 선택 파라미터들을 포함한다. 압축 제어 파라미터들은 모든 압축 유닛들(210i)에 대해 균일할 수 있다. 대안적으로, 압축 제어 파라미터들은 서로 다른 압축 유닛들(210i)에 대해 서로 다른 값들을 가질 수 있다. 압축 제어기는 압축 제어 파라미터들을 선택하기 위하여 사용자 입력에 응답할 수 있다.

[0073]

압축 샘플들은 디지털 인터페이스(220)를 통한 전송을 위하여 압축 패킷들의 데이터 부분들로 삽입될 수 있다. ADC(120i)에 의해 디지털화된 수신된 웨스들에 대응하는 압축 샘플들의 시퀀스가 하나 이상의 압축 패킷들 내에 배열(arrange)될 수 있다. 대안적으로, 도 9와 관련하여 설명된 바와 같이, 복수의 ADC들(120i)로부터의 압축 샘플들의 시퀀스들이 결합되어 주어진 데이터 포트(270i)를 통한 전송을 위한 압축 패킷들을 형성할 수 있다. 압축 패킷의 헤더 부분은 패킷을 위한 식별 정보를 포함한다. 헤더는 또한 패킷 내의 압축 샘플들을 위한 압축 제어 파라미터들을 나타내는 제어 데이터를 포함할 수 있다. 압축해제 동작들을 구성하기 위하여 압축 제어 파라미터들에 대한 정보가 압축해제기(240)에 의해 사용될 수 있다.

[0074]

압축해제를 위하여, 압축해제기(240)는 압축 샘플들의 시퀀스들에 대해 블록 부동 소수점 디코딩을 적용한다. N_GROUP 압축 샘플들의 각각의 그룹에 대해, 압축해제기(240)는 n_{exp} 의 값을 결정하기 위하여 지수 토큰을 디코딩한다. n_{exp} 의 값을 형성하기 위하여, 차동적으로 엔코딩된 지수들이 적분된다. 압축 그룹 410 또는 418로부터 각각의 가수에 대한 비트들을 언패킹하고 상기 비트들을 압축해제 샘플에 매핑함으로써 N_GROUP 가수들이 그후에 복원된다. 압축해제 샘플들은 초음파 신호 프로세서(130)의 다운스트림 프로세싱 요건들에 따라 본래의 샘플당 비트 수 또는 다른 샘플당 비트 수로 표현될 수 있다. 감소된 가수들을 사용하는 블록 부동소수점 엔코더에 대해, 압축해제기(240)는 또한 디코딩된 n_{exp} 값들에 근거하여 n_{LSB} 값들을 결정하기 위한 루업 테이블 또는 식을 포함한다. 본래의 샘플 값들(original sample values)을 근사(approximation)하기 위하여, 감소된 가수에 대한 언패킹된 비트들(unpacked bits)에 n_{LSB} 비트들이 첨부되며, 상기 n_{LSB} 비트들은 0들이거나 디더

령된 값들(dithered values)일 수 있다.

[0075] '533 특허는 특정한 대역제한 신호들의 압축 및 압축해제를 위한 알고리즘을 기술한다. 하기에서 설명되는 대안적인 압축 방법들의 일부는 초음파 신호 샘플들에 대한 '533 특허의 알고리즘들의 수정이다.

[0076] 초음파 신호 샘플들의 압축을 위한 또 다른 대안은 차분들(differences)을 계산한 후 엔코딩하는 것이다. 초음파 신호 샘플들의 1차 또는 고차(first or higher order) 차분들을 계산하는 것은 결과적으로 본래의 신호 샘플들보다 작은 크기를 가지는 차분 샘플들(difference samples)이 되게 할 수 있다. 차분 샘플들을 엔코딩하는 것은 샘플들 자체를 엔코딩하는 것보다 더 압축되게 할 수 있다. 위에서 설명된 것과 같이, ADC 출력(121i)의 연속적인 샘플들의 차분들을 계산한 후 차분 샘플들에 대한 블록 부동 소수점 엔코딩이 행해질 수 있다. 이 경우에, 차분 샘플들은 ADC 출력(121i)의 신호 샘플들 대신 블록 부동 소수점 엔코더에 입력된다. 대안적으로, 허프만 엔코딩 또는 다른 엔코딩이 차분 샘플들에 적용될 수 있다.

[0077] 도 17은 차분 연산들(differencing operations)을 포함하는 압축 유닛(210i)의 블록도이다. 압축 유닛(210i)은 ADC(120i)로부터 초음파 신호 샘플들을 수신한다. 압축 제어기(340)가 각각의 압축 유닛(210i)의 차분 연산기(330i) 및 엔코더(332i)를 위한 압축 제어 파라미터들을 제공한다. 차분 연산기(330i)에 대한 압축 제어 파라미터들은 1차, 2차, 또는 고차 차분들을 선택할 수 있다. 차분 연산기(330i)는 차분 샘플들을 생산하기 위하여 선택된 차분 차수(differencing order)를 적용한다. 압축 제어 파라미터는 또한 차분 연산들을 우회(bypassing)하는 것을 선택하여, 엔코더(332i)가 차분 샘플들 대신 신호 샘플들을 엔코딩하도록 할 수 있다. 엔코더(332i)를 위한 압축 제어 파라미터는 위에서 설명된 바와 같이 블록 부동 소수점 엔코더를 위한 파라미터들, 또는 허프만 엔코더 또는 또 다른 엔코더를 위한 파라미터들을 나타낼 수 있다. 압축 제어 파라미터들은 서로 다른 압축 유닛들(210i)에 대해 동일하거나 다를 수 있다.

[0078] 도 18은 압축해제기(240)의 블록도이다. 압축해제기는 시스템 구조에 따라, 디지털 인터페이스(220), 캡쳐 메모리(230) 또는 범형성기 메모리(162)로부터 압축 샘플들을 수신한다. 디코더(352)는 엔코더(332i)의 동작들을 인버팅하여 디코딩된 샘플들을 형성한다. 예를 들어, 디코더(352)는 블록 부동 소수점 디코딩, 허프만 디코딩 또는 다른 디코딩을 수행한다. 압축을 위해 수행된 1차 또는 고차 차분을 인버팅하기 위하여 적분 오퍼레이터(integration operator)(354)가 디코딩된 차분 샘플들을 합산한다. 압축을 위해 차분이 수행되지 않았다면, 적분 오퍼레이터(342)가 우회될 것이다. 압축해제 제어기(350)는 디코더(352) 및 적분 오퍼레이터(354)에 제어 파라미터들을 제공한다. 압축해제 제어기(350)는 압축된 데이터 패킷의 헤더로부터 제어 데이터를 추출하여 압축해제 동작들을 위한 제어 파라미터들을 결정한다.

[0079] 압축을 위한 또 다른 대안은 중심 주파수 및 샘플 속도에 근거하여 초음파 신호 샘플들에 산술 동작들을 적용한다. 도 19는 서로 다른 중심 주파수들을 지닌 신호 샘플들을 압축하기 위한 대안들 기저에 놓인 원리들을 도시한다. 도 19에서 "대역 1"로 표시된 행에 대응하는 기저대역 신호의 예로 시작하면, 중심 주파수는 DC(0 Hz) 근처이고 연속적인 샘플들 사이의 위상 증가는 10도 미만이다. 제1 페이저 도(phasor diagram)는 연속적인 샘플들 사이에서의 위상 변화가 작으므로 연속적인 샘플들의 차분들의 크기들이 샘플들 그 자체의 크기들에 비해 상대적으로 작을 것이라는 것을 보여준다. 제1 예의 시퀀스(712)는 대역 1 기저대역 신호의 샘플들에 대응한다. 연속적인 샘플들 사이의 차분들이 샘플 크기들에 비해 작으므로, 1차 또는 고차 차분들의 계산, 또는 차동 엔코딩은 본래의 샘플들보다 작은 데이터 폭을 가지는 차분 샘플들을 생성한다. 도 17과 관련하여 설명된 차동 엔코딩을 사용한 압축은 기저대역(대역 1) 예에 대해 효과적이다.

[0080] 도 19는 또한 중심 주파수가 DC 보다 높고, 나이퀴스트 주파수 $f_s/2$ 미만인 샘플 신호들의 예를 제공한다. 대역 2에 대해, 중심 주파수는 $f_s/6$ 근처이고 연속적인 샘플들 사이의 위상 증가는 약 60도이다. 제2 페이저 도(720)는, 샘플들의 쌍들(720-0, 720-3), (720-1, 720-4) 그리고 (720-2, 720-5)에 의해 도시된 것과 같이, 180도, 또는 3개의 샘플 간격들로 분리된 샘플들의 쌍들이 유사한 크기(그러나 반대 극성(opposite polarities))를 가지는 것을 보여준다. 쌍의 샘플들 중 하나를 반전(inverting)시키는 것(또는 (-1)을 곱하는 것)은 쌍의 다른 샘플에 대한 정밀 추정(close estimate)을 제공한다. 제2 예시적인 시퀀스(722)는 또한 3개의 샘플 구간들로 분리된 샘플들이 유사한 크기들 그리고 반대의 부호들(opposite signs)을 가짐을 보여준다. 예를 들어, 샘플 722-0의 값은 32767이고 샘플 722-3의 값은 -32756이다. 대역 2에 대해, 3개의 샘플 간격들로 분리된 샘플들의 쌍들에 대한 동작들은 더 작은 데이터 폭들을 지닌 수정된 샘플들을 생성한다. 쌍 내의 샘플들을 함께 더하는 동작은 보다 효율적으로 엔코딩될 수 있는 더 작은 데이터 폭들을 가진 수정된 샘플들을 생성한다.

[0081] 도 19의 대역 3의 예에서, 중심 주파수는 $f_s/4$ 근처이고 연속적인 샘플들 사이의 위상 증가는 약 90도이다. 제3

페이지 도(730)는 180도, 또는 2개의 샘플 간격들에 의해 분리된 샘플들이 유사한 크기 및 반대의 극성 (opposite polarity)을 가짐을 보여준다. 제3 예의 시퀀스(732)는 또한 하나 걸러 하나의 샘플들이(every other sample) 유사한 크기 및 반대의 극성을 가짐을 보여준다. 대역 3에서, 하나 걸러 하나의 샘플들을 함께 합산하는 것은 결과적으로 본래의 샘플들 보다 효율적으로 엔코딩될 수 있는 더 작은 데이터 폭을 지닌 수정된 샘플들이 되게 할 것이다.

[0082] 도 19의 대역 4의 예에서, 중심 주파수는 $f_s/3$ 부근이고 연속적인 샘플들 사이의 위상 증가는 약 120도이다. 제4 페이지 도(740)는 360도, 또는 3개의 샘플 간격들에 의해 분리된 샘플들이 유사한 크기를 가질 것이라는 것을 보여준다. 제4 예의 시퀀스(742)는 두개 걸러 하나의 샘플(every third sample)이 유사한 크기를 가짐을 보여준다. 이 경우, 3 샘플 간격들에 의해 분리된 샘플들 사이의 차를 형성하는 것은 본래 샘플들보다 효율적으로 엔코딩될 수 있는 더 작은 데이터 폭을 지닌 수정된 샘플을 제공할 것이다.

[0083] 도 19의 대역 5의 예에서, 중심 주파수는 $f_s/2$ 이고 위상은 연속적인 샘플들 사이에서 약 180도 증가한다. 제5 페이지 도(750)는 180도, 또는 하나의 샘플 구간으로 분리된 샘플들이 유사한 크기 그러나 반대의 극성들을 가질 것임으로 보여준다. 제5의 예시적인 시퀀스(752)가 유사한 크기 및 반대의 극성을 지닌 연속적인 샘플들을 보여준다. 이 경우에, 2개의 연속적인 샘플들을 더하는 것은, 본래의 샘플들보다 효율적으로 엔코딩될 수 있는 더 작은 데이터 폭을 가진 수정된 샘플을 형성할 것이다.

[0084] 도 19에 대해 설명된 위의 예들은, 중심 주파수에 대한 샘플 속도의 비율에 따라, 1, 2, 또는 3 샘플 간격들로 분리되는 신호 샘플들에 대한 가산(또는 감산이 뒤에오는 인버전(inversion) 또는 감산(또는 가산이 뒤에 오는 인버전)과 같은 동작들을 수행함으로써 크기 감소(magnitude reduction)가 달성될 수 있음을 보여준다. 결과적인 수정 샘플들이 그후 엔코딩되어 압축 샘플들을 형성한다. 본래의 신호 샘플들보다 작은 데이터 폭을 가진 수정된 샘플들을 생성하기 위하여, 샘플 속도에 대한 중심 주파수의 비율에 따라, 유사한 동작들이 4개 이상의 샘플 간격을에 의해 분리된 샘플들에 적용될 수 있다.

[0085] 도 20은 신호 샘플들의 중심 주파수에 근거한 압축 알고리즘의 블록도이다. ADC(120i)가 재배열 디믹스(reorder demux)(810)에 초음파 신호 샘플들을 제공한다. 재배열 디믹스(810)는 신호 샘플들을 선택하여 선택된 샘플들이 압축 제어 파라미터(852)에 따라 적절한 개수의 샘플 간격들에 의해 분리되어 멀티플렉서 출력(812)을 형성하게 한다. 산술 오퍼레이터(830)는 수정된 샘플들(832)을 형성하기 위하여 압축 제어 파라미터(856)에 따라 디멀티플렉서 출력 샘플들(812)으 쌍들에 대해 가산 또는 감산 동작들을 수행한다. 산술 오퍼레이터(830)는 또한 디멀티플렉서 출력 샘플들(812)에 대한 고계 차분을(higer order differences) 수행하도록 구성될 수 있다. 엔코더(840)는 수정된 샘플들(832)을 엔코딩하여 압축 시호 샘플들을 형성한다. 엔코더(840)는 블록 부동 소수점 엔코딩, 허프만 엔코딩, 또는 다른 엔코딩을 적용하여 압축 샘플들을 형성한다. 블록 부동 소수점 엔코딩에서, ADC 출력(121i)의 신호 샘플들 대신에 수정된 샘플들(832)이 블록 부동 소수점 엔코더로 입력된다.

[0086] 압축 제어기(860)는 신호 샘플들의 중심 주파수에 대한 샘플 속도의 비율에 근거하여 압축기 소자들에 제어 파라미터를 제공한다. 재배열 디믹스(810) 및 산술 오퍼레이터(830)는 압축 제어 파라미터들(852, 856) 각각에 응답하여 적절한 동작들을 수행한다. 도 21은 중심 주파수에 근거하여 수정된 샘플들(832)을 생산하는 동작들을 보여준다. 제1 열(871)은 이 예에 대한 가능한 중심 주파수들을 제공한다. 제2 열(872)은 각각의 중심 주파수에 대한 대응하는 주파수 대역 표시자를 제공한다. 표시자들은 압축 제어(852, 856)를 위한 파라미터들로서 사용될 수 있다. 제3 열(873)은 압축 제어 파라미터(852)에 따라 생산될 재배열 디믹스 출력(reorder demux output)(812)에서의 샘플들($x(i)$ 및 $x(i-j)$)에 대한 다른 구분들(different separations)을 제공한다. 제4 열(874)은 압축 제어 파라미터(856)에 따라 가산 또는 감산의 산술 동작들을 선택한 결과를 보여준다. 지연 샘플들(delayed samples)에 대해 인버터가 "온"일 때, $x(i-j)$ 가 감산된다. 제5 열(875)은 수정된 샘플들(modified samples)(832), 즉 $y(i)$ 를 생산하는 산술 오퍼레이터(830)의 수학적 결과들을 보여준다. 압축 제어기(860)는 또한 엔코더(840)에 대한 제어를 제공한다. 압축 제어 파라미터(858)는 블록 부동 소수점 엔코딩 또는 다른 엔코딩 기법을 위한 파라미터를 표시할 수 있다.

[0087] 도 22는 서로 다른 중심 주파수들에 대하여 도 15 및 16과 관련하여 설명된 것과 같이 계산된 도 19의 예들에 대한 신호 샘플들 $x(i)$ 및 $x(i-j)$ 의 합들 또는 차분들을 제공한다. 신호 샘플들의 예시적인 시퀀스들은 도 19의 시퀀스들과 동일하다. 예시적인 시퀀스들(912, 942)에서의 DIFF 행들 그리고 예시적인 시퀀스들(922, 932, 952)에서의 SUM 행들에서의 샘플들은 대응하는 신호 샘플들, 즉 $x(i)$ 보다 실질적으로 낮은 크기를 가진다. DIFF 샘플들 및 SUM 샘플들은 도 20의 엔코더(840)에 입력되는 수정된 샘플들(932)의 예이다.

[0088]

도 23은 도 20과 관련하여 설명된 것과 같은 압축기(210)에 대해서 압축해제기(240)에 의해 수행되는 동작들의 블록도이다. 압축 샘플들은, 시스템 구조에 따라, 디지털 인터페이스(220), 캡쳐 메모리(230) 또는 빔형성기 메모리(162)로부터 디코더(910)에 의해 수신된다. 디코더(910)는, 압축된 데이터를 언패킹하고, 상기 데이터에 대해, 디코딩 동작들, 예를 들어 블록 부동 소수점 디코딩을 수행하여, 디코딩된 수정 샘플들을 형성한다. 역 산술 오퍼레이터(inverse arithmetic operator)(920)는 디코딩된 수정 샘플들로부터 신호 샘플들을 복원하기 위하여 산술 오퍼레이터(930)에 대한 역의 동작들(inverse operations)을 수행한다. 멀티플렉서(930)는 초음파 신호 샘플들의 시퀀스를 복원하기 위하여 압축해제된 신호 샘플들에 대한 본래의 순서를 복구한다. 압축해제 제어기(940)는 디코더(910), 역 오퍼레이터(290) 및 멀티플렉서(930)에 제어 파라미터들을 제공한다. 압축해제 제어기(940)는 압축해제 동작들을 위한 제어 파라미터들을 결정하기 위하여 압축된 데이터 패킷의 헤더로부터 제어 데이터를 추출할 수 있다.

[0089]

압축기(210)의 실시예들은 ADC들로부터 출력된 샘플들을 압축할 수 있는 간단한 동작들을 실시간으로, 또는 적어도 샘플 속도만큼 빠른 속도에서 적용한다. 차분 연산기(330i)(도 17)는 하나 이상의 감산기들을 포함한다. 블록 부동 소수점 엔코딩(도 13 및 16)는 비교기, 감산기, 및 루업 테이블들을 사용한다. 대안적으로, 허프만 엔코딩이 코드를 값에 할당하기 위하여 루업 테이블을 사용한다. 도 20과 관련하여 기술된 압축 동작들은 디멀티플렉싱, 가산, 및 감산을 포함한다. 압축해제기(240)의 실시예들은 압축 샘플을 압축해제하기 위한 간단한 동작들을 적용한다. 압축해제기(240)는 블록 부동소수점 디코딩을 위한 루업 테이블들 및 가산기들을 포함한다. 적분 오퍼레이터(354)(도 18)는 디코딩된 샘플들을 적분하기 위한 하나 이상의 가산기들을 포함한다. 도 23의 압축해제기(240)의 동작들은 가산, 감산 및 멀티플렉싱을 포함한다.

[0090]

초음파 시스템에서 본 발명의 선호되는 실시예는 ADC들(120)의 뱅크 및 압축기(210)를 단일의 주문형 회로(ASIC) 디바이스에 통합한다. 도 5의 블록도를 참조하여, 아날로그 입력들 및 디지털 출력들을 가진 딱정된 단일의 집적 회로 디바이스 내에서 ADC들의 뱅크(120)가 압축기(210)와 통합된다. 복수의 N개의 독립적인 ADC들(120i)은 N 입력 아날로그 초음파 신호들을 N개의 디지털 초음파 신호들로 병렬적으로(in parallel) 변환한다. ADC들(120i)은 플래시 컨버터들의 복수의 스테이지들 또는 다른 ADC 구조를 포함하는 파이프라인 데이터 컨버터들에 의해 구현될 수 있다. ADC들에 대한 IP(Intellectual property) 코어들은 ASIC 구현예들에서 상용화되어 있다. ADC 출력 채널들(121i)은 압축기(210)를 구현하는 디지털 로직에 커플링된다. 압축기(210)의 선호되는 실시예는 병렬로 연결된 복수의 압축 코어들을 포함하며, 여기서 각각의 압축 코어는 ADC들(120i) 중 하나에 커플링되고 하나의 압축 유닛(210i)의 압축 동작들을 구현한다. 대안적으로, 하나 이상의 ADC(120i)로부터의 신호 샘플들을 압축하기 위하여 하나의 압축 코어가 복수의 압축 유닛들(210i)을 구현할 수 있다. 이 대안예에서, 압축 코어는 서로 다른 ADC들(120i)로부터의 신호 샘플들이 처리될 때까지 상기 신호 샘플들을 저장하기 위한 버퍼들을 포함한다. 압축 동작들은 또한 필드 프로그램가능 게이트 어레이(FPGA)에 구현될 수 있다. 도 8, 9, 및 10에 도시된 바와 같이, 압축 샘플들은 LVDS 포트들(270i)을 통해 디지털 인터페이스(220)로 출력될 수 있다. LVDS 인터페이스들을 위한 IP 코어들은 ASIC 및 FPGA 구현들에서 사용화되어 있다. 대안적인 구현예들은 병렬 ADC 디바이스의 출력에 커플링되는 개별 디바이스에서의 압축 동작들을 포함한다. 압축 동작들은 ASIC, FPGA, 또는 디지털 신호 프로세서(DSP), 마이크로프로세서, 마이크로제어기, (IBM 셀과 같은) 멀티-코어 CPU, 또는 그래픽 처리 유닛(Nvidia GeForce와 같은 GPU)과 같은 프로그램가능한 프로세서에 구현될 수 있다.

[0091]

초음파 시스템 구조에 따라, 압축해제기(240)는 초음파 신호 프로세서(130)와 동일한 디바이스 또는 다른 디바이스에 포함될 수 있다. 압축해제 동작들은 ASIC 또는 FPGA 내에 구현될 수 있다. 대안적으로, 압축해제 동작들은 DSP, 마이크로프로세서, 마이크로제어기, CPU, 또는 GPU와 같은 프로그램가능한 프로세서에 의해 실행 가능한 앱축해제 동작들을 위한 명령들을 가진 소프트웨어 프로그램이다. GPU는 또한 압축해제 샘플들에 대한 초음파 신호 프로세서(130)의 동작들(예컨대, 빔형성 동작들)의 적어도 일부를 구현하도록 프로그램될 수 있다. 대안적으로, 압축해제 샘플들은 초음파 신호 프로세싱 동작들을 위하여 CPU와 같은 또 다른 프로그램가능한 프로세서로 전송될 수 있다.

[0092]

도 24는 압축해제기(240)의 GPU에의 구현 및 초음파 영상을 생성하기 위한 다른 동작들의 블록도이다. 현재의 GPU 구조들은 병렬 계산들에 최적화된 복수의 프로세싱 코어들을 포함한다. 예를 들어, Nvidia GeForce GTS 150 GPU는 128개의 프로세싱 코어들을 포함한다. Nvidia의 "CUDA"(Compute Unified Device Architecture)는 GPU의 프로세싱 코어들에 대한 병렬 알고리즘들을 구현하기 위한 C 언어에 대한 확장을 포함하는 응용 프로그래밍 인터페이스(API)이며 "Getting Started with CUDA"(Ruettsch and Oster, Nvidia Corp., 2008)에 기술되어 있다. 여기에서 기술되는 OpenCL 및 Larrabee와 같은 대안적인 GPU 및 프로그래밍 방법론은, 구현 플랫폼을 제공할 수

있다. 도 24에 기술된 구현예에서, GPU 디바이스(1000)가 프로그래밍되어 압축해제기(240), 초음파 신호 프로세서(130)(빔형성, B-모드 처리 및 도플러 처리), 스캔 컨버터(140) 및 영상 프로세서(150)의 동작들을 실행하도록 프로그래밍될 수 있다. GPU 디바이스(1000)는 병렬 프로세싱 유닛들에 의해 액세스가능한 DRAM(동적 랜덤 액세스 메모리)(1002)을 포함할 수 있다. DRAM(1002)은 GPU의 다른 처리 동작들로부터의 결과인 압축 및/또는 압축해제 샘플들을 저장할 수 있다. 시스템 제어기(1010)는 수신된 데이터로부터의 초음파 영상을 생성하기 위하여 태스크들의 조정(coordination)을 제공하며 사용자 커맨드들에 응답한다. CPU(1012)는 압축된 패킷들의 헤더들로부터의 압축 제어 파라미터들을 디코딩하고 압축해제 동작들을 구성하기 위해 상기 파라미터들을 GPU 디바이스(1000)에 제공하는 것과 같은 압축해제를 지원하는 동작들을 구현할 수 있다. DRAM(1016)은 디지털 인터페이스(220)로부터 수신된 압축 샘플들 및 CPU 동작들에 필요한 다른 데이터를 저장할 수 있다. 통신 제어기(1014)는 디지털 인터페이스(220)로부터 수신된 압축 패킷들을 DRAM(1002) 또는 DRAM(1016)으로 향하게 하거나 시스템 제어기(1010)와 GPU 디바이스(100) 사이에서 데이터 교환을 관리한다.

[0093]

선호되는 시스템 구조에서, 시스템 제어기(1010)는 디스플레이(160)를 위한 스크린을 구비한 컴퓨터의 마더보드에 구현될 수 있다. GPU 디바이스(100)는 PCIe(Peripheral Component Interconnect Express) 뒤판 링크(backplane link)에 의해 시스템 제어기(1010)와 통신하는, DRAM(1002)을 포함하는, 그래픽 카드들에 구현될 수 있다. 대안적으로, GPU 디바이스(1000)는 마더보드에 마운팅된 IC에 구현될 수 있다. ADC 뱅크(120) 및 압축기(210)가 데이터 획득 카드에 마운팅되는 시스템 구조에서, 디지털 인터페이스(220)가 PCIe 뒤판 링크에 의해 구현될 수 있다.

[0094]

무어의 법칙에 따라, 디바이스가 소형(compact)일 수록 더욱 고 레벨의 집적이 제공되어, 시스템 제어기(1010) 및 GPU 디바이스(1000)가 단일 IC에 구현될 것이다. 예를 들어, Intel Corporation은 벡터 처리 유닛이 보강된 x86 CPU 코어의 복수의 예시화들을 포함하는 다-코어(many-core) IC 구조를 개발하고 있다. Larrabee로 칭해지는 구조는, "Larrabee: A Many-Core x86 Architecture for Visual Computing"(Seiler et al., AMC Transactions on Graphics, Vol. 27, No.3, Article 18, August 2008) 문헌에 기술된다. Larrabee 구조는 그래픽 프로세싱을 포함하여, 병렬 프로세싱을 필요로하는 애플리케이션들을 지원한다. "Larrabee Native" 프로그래밍 모델은 C/C++ 및 병렬 프로그래밍 및 벡터화를 위한 API들을 포함한다.

[0095]

도 25는 압축해제기(240)의 CPU/GPU 디바이스에서의 실시예 및 초음파 영상을 생성하기 위한 다른 동작들의 블록도이다. CPU/GPU 디바이스(1020)는 압축해제기(240), 초음파 신호 프로세서(130), 스캔 컨버터(140) 및 영상 프로세서(150)의 동작들을 구현할 수 있다. CPU/GPU 제어기(1022)는 디지털 인터페이스(220)로부터 수신된 압축 샘플들에 대한 처리 동작들을 조정(coordination)하고 사용자 입력에 응답한다. CPU/GPU 디바이스(1020)는 Larrabee 플래폼 또는 집적된 CPU 및 GPU 기능을 지닌 다른 프로그램 가능한 디바이스에 의해 구현될 수 있다.

[0096]

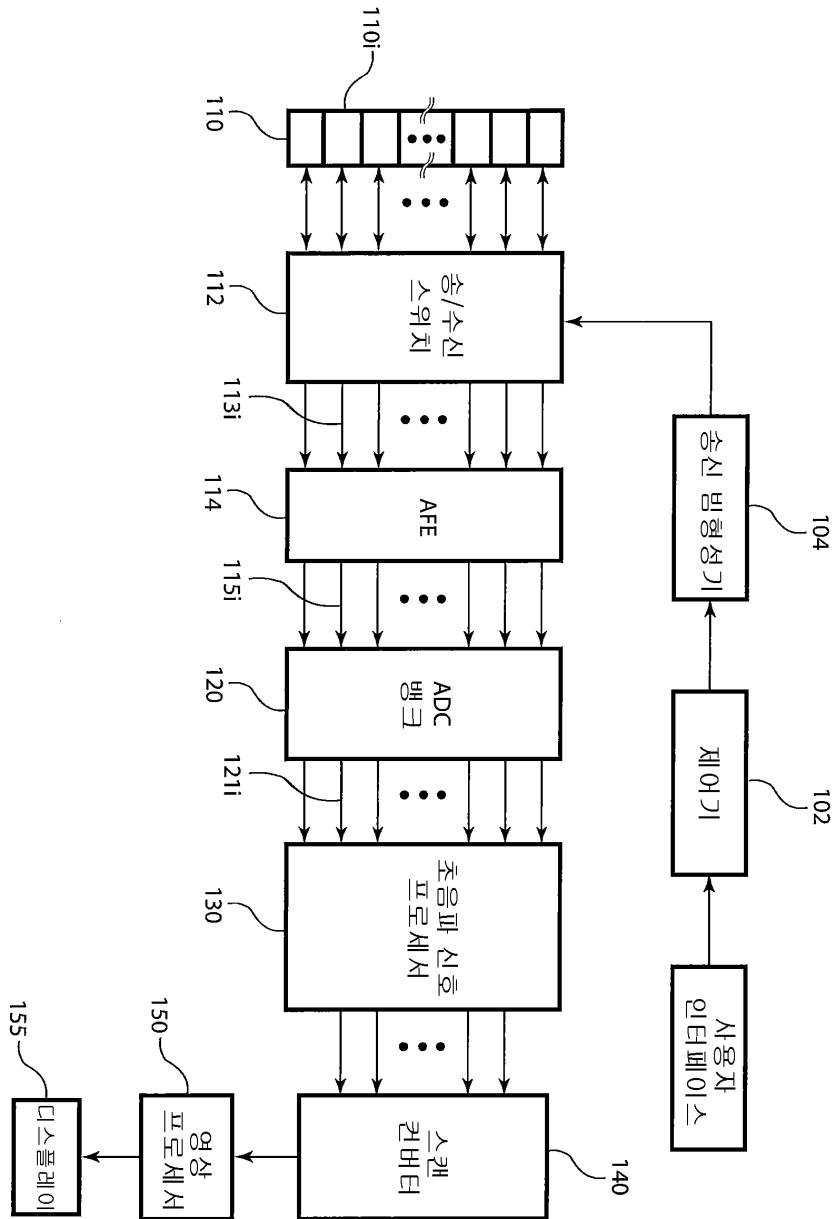
ADC 뱅크(120) 및 압축기(210)가 변환기 헤드에 하우징된 시스템 구조에서, 디지털 인터페이스(220)는 유선 또는 무선 통신 링크일 수 있다. 유선 통신 링크를 위하여, 디지털 인터페이스가 PCIe 케이블 링크 또는 광섬유 링크에 의해 구현될 수 있다. 무선 통신 링크를 위하여, 디지털 인터페이스는 디지털 변조 및 라디오 주파수 채널을 통한 압축 패킷들의 전송 그리고 수신된 압축 패킷들의 디지털 복조를 제공할 수 있다. 무선 링크는 WiFi(IEEE 802.11) 또는 UWB(초-광대역) 포맷과 같은 무선 통신 프로토콜을 따를 수 있다.

[0097]

본 발명의 선호되는 실시예들이 기술되었으나, 본 발명이 단지 이 실시예들에 국한된 것은 아님이 명백할 것이다. 청구항들에 기술된 바와 같이 본 발명의 범주 및 정신으로부터 벗어남이 없이, 다양한 수정, 변경, 변형, 대체 및 등가가 본 기술 분야의 기술자들에게 자명할 것이다.

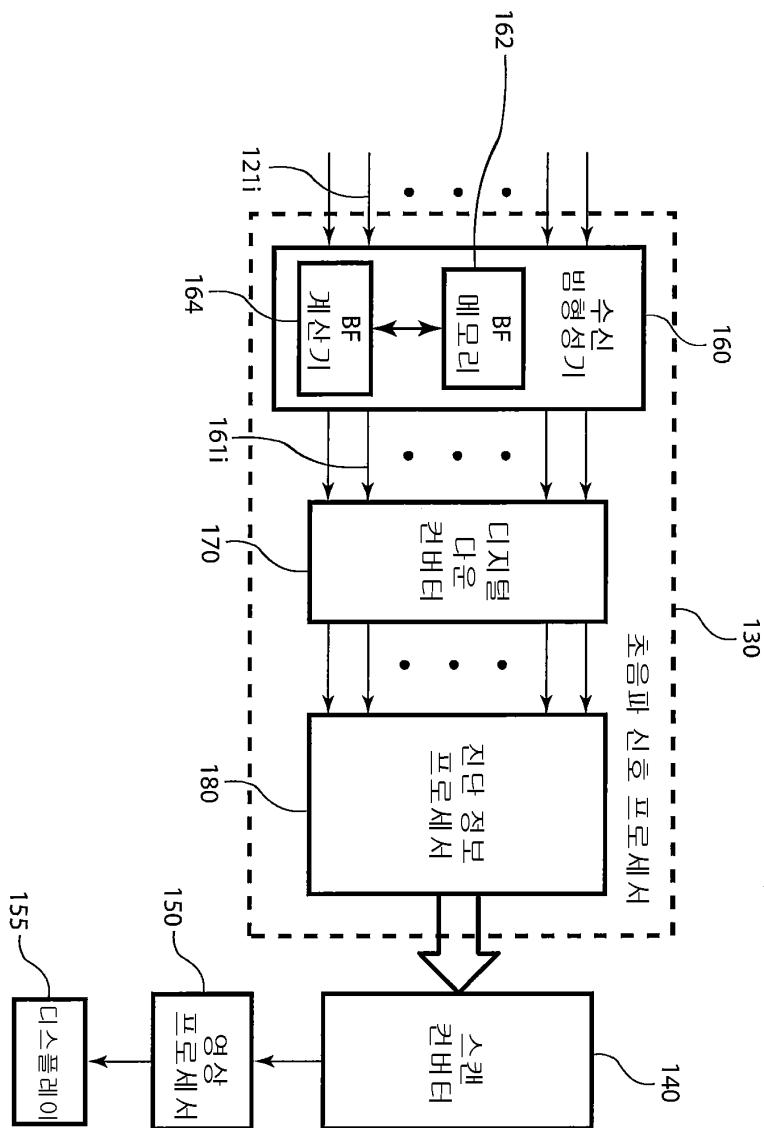
도면

도면1



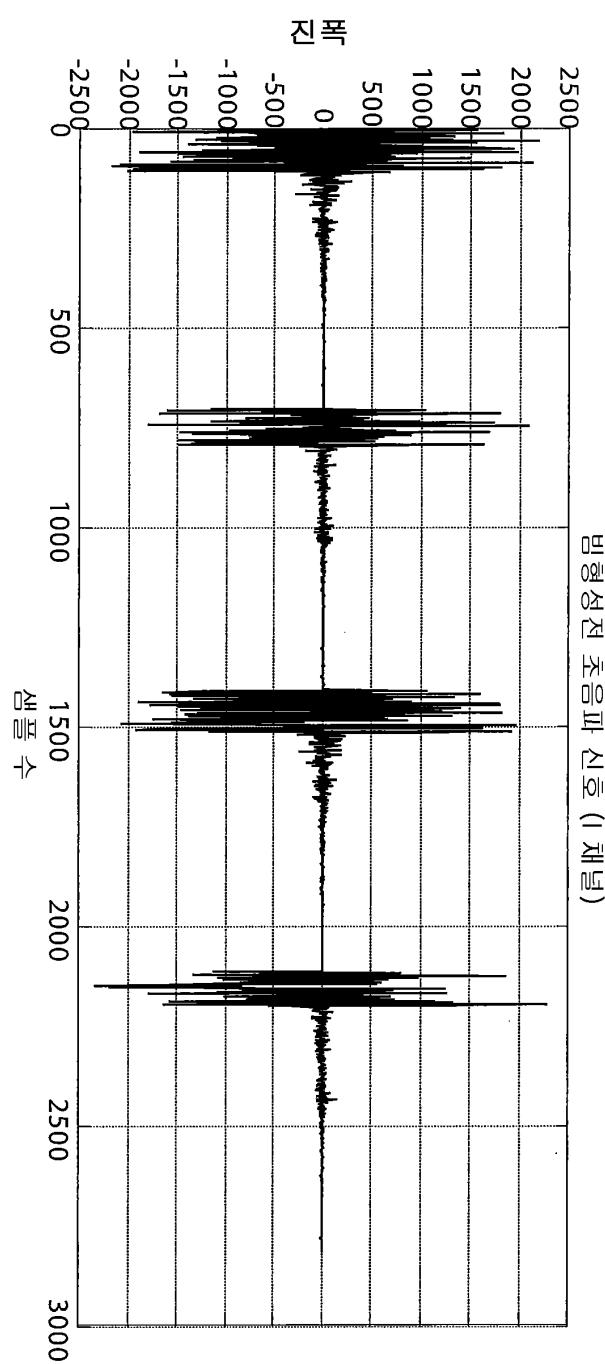
종래 기술

도면2



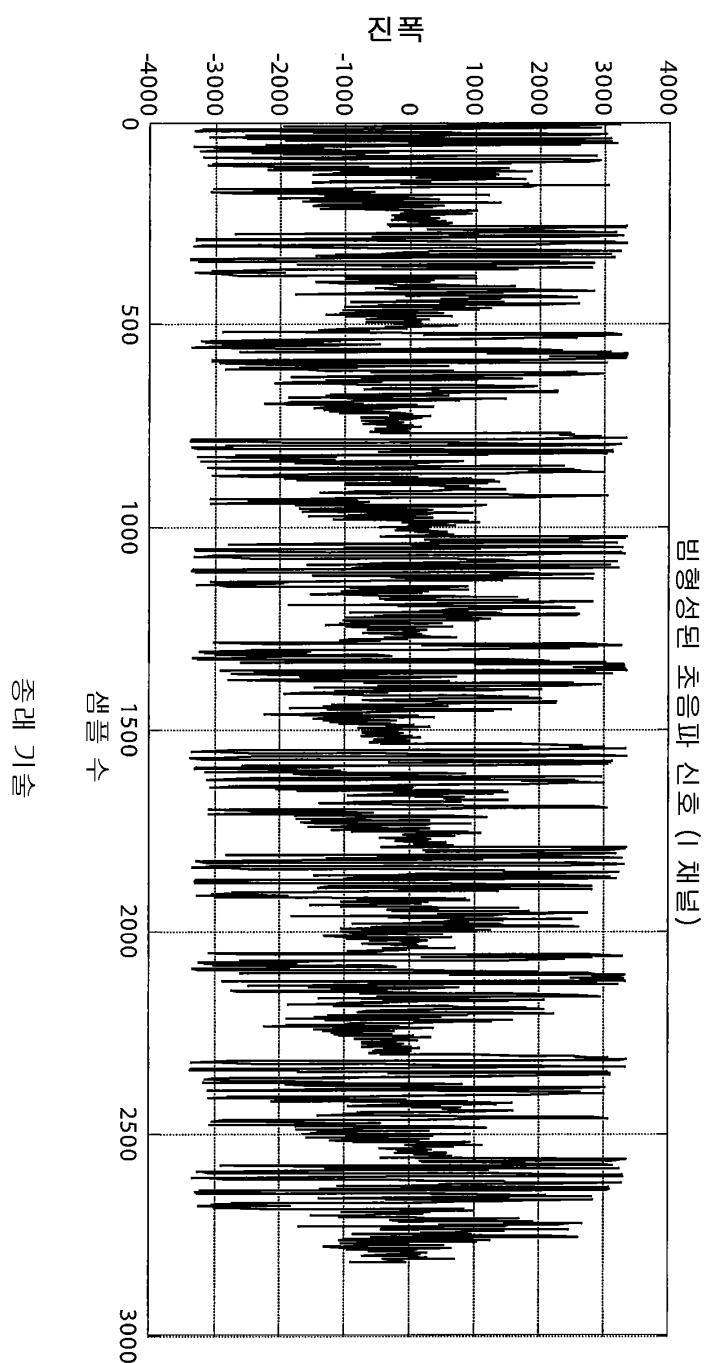
종래 기술

도면3

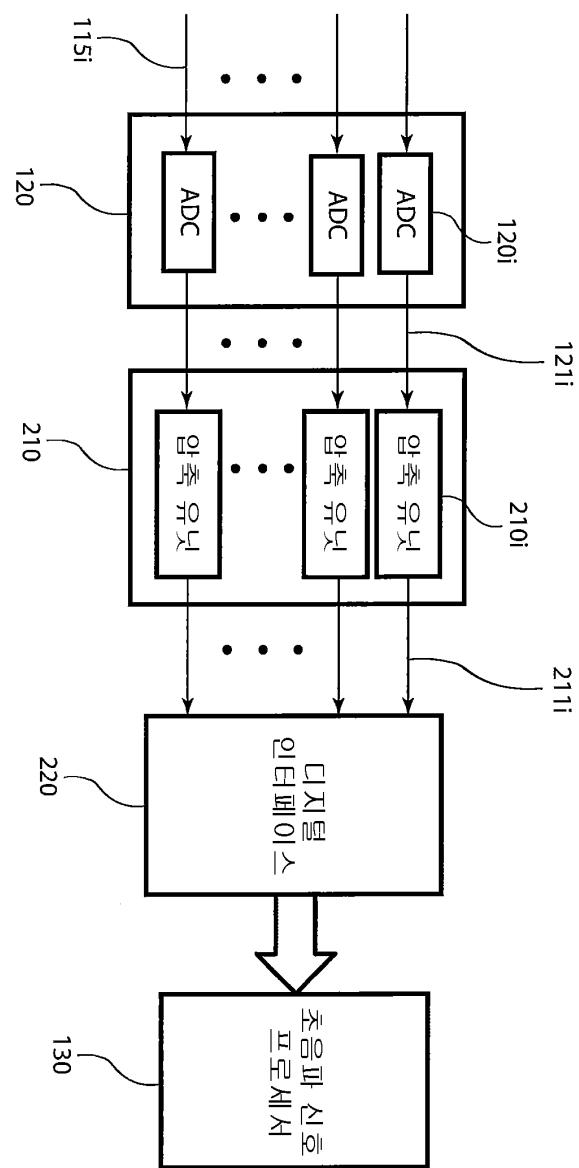


종래 기술

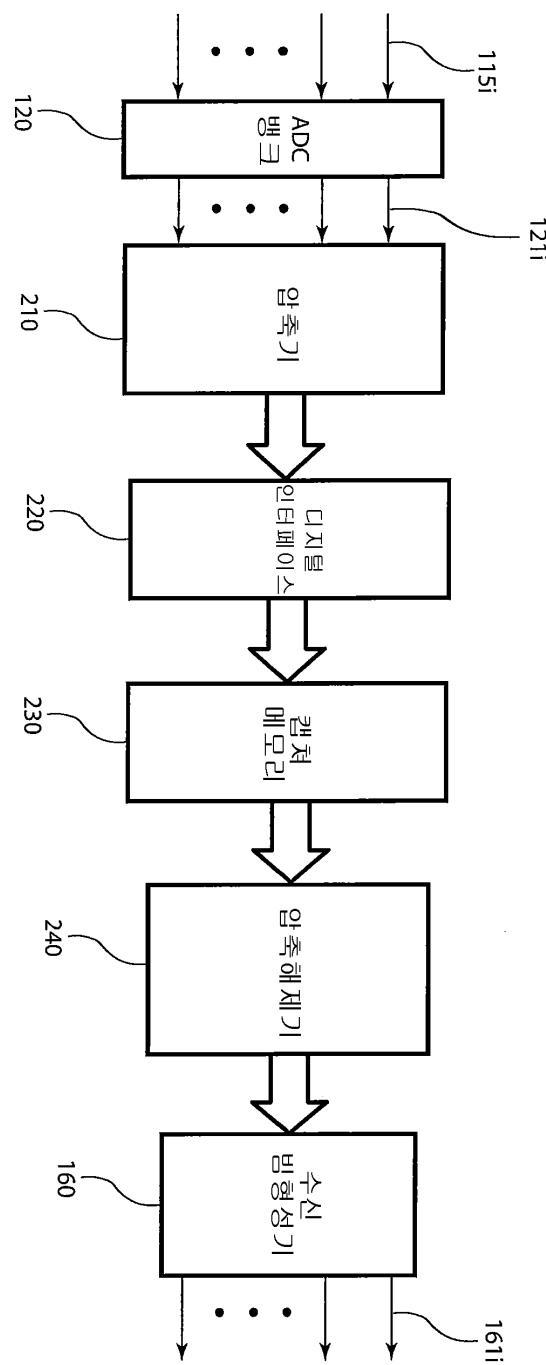
도면4



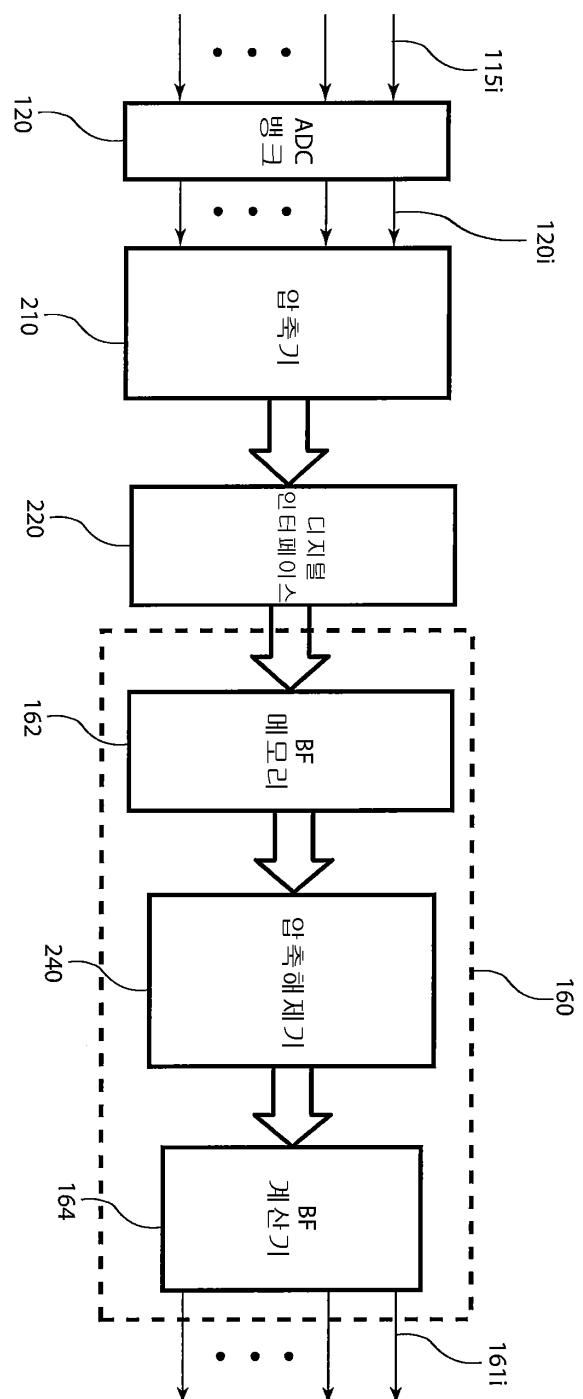
도면5



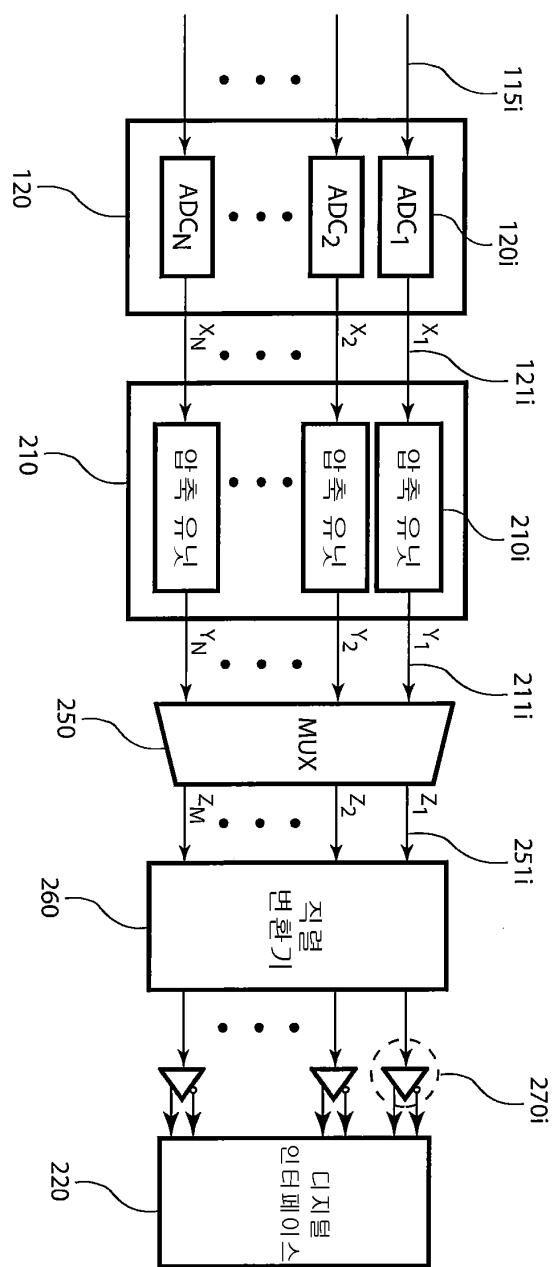
도면6



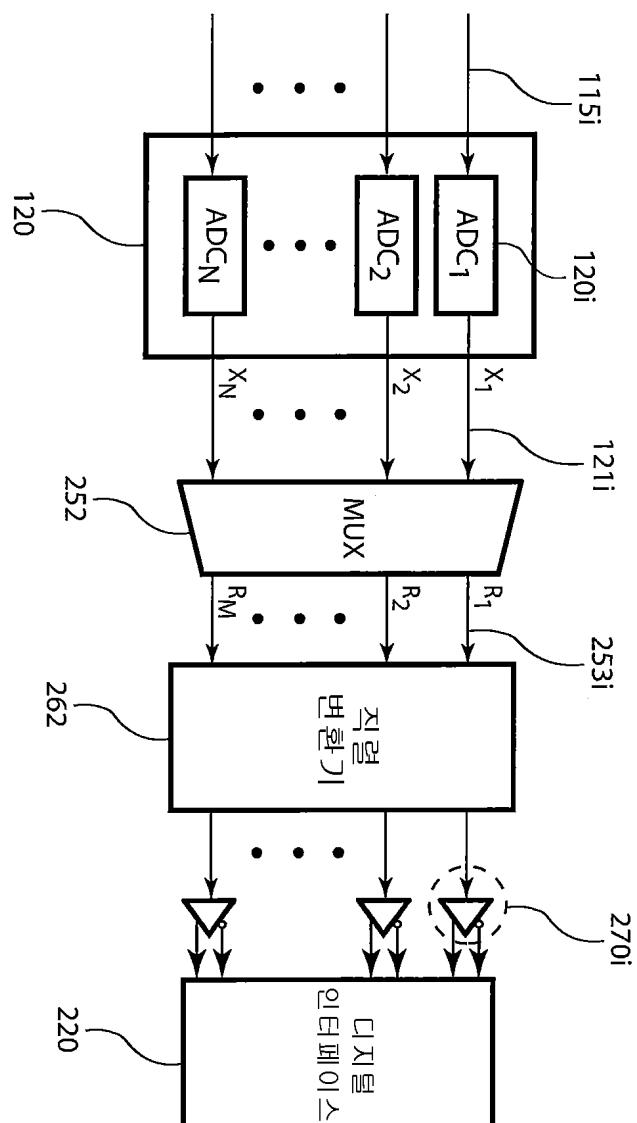
도면7



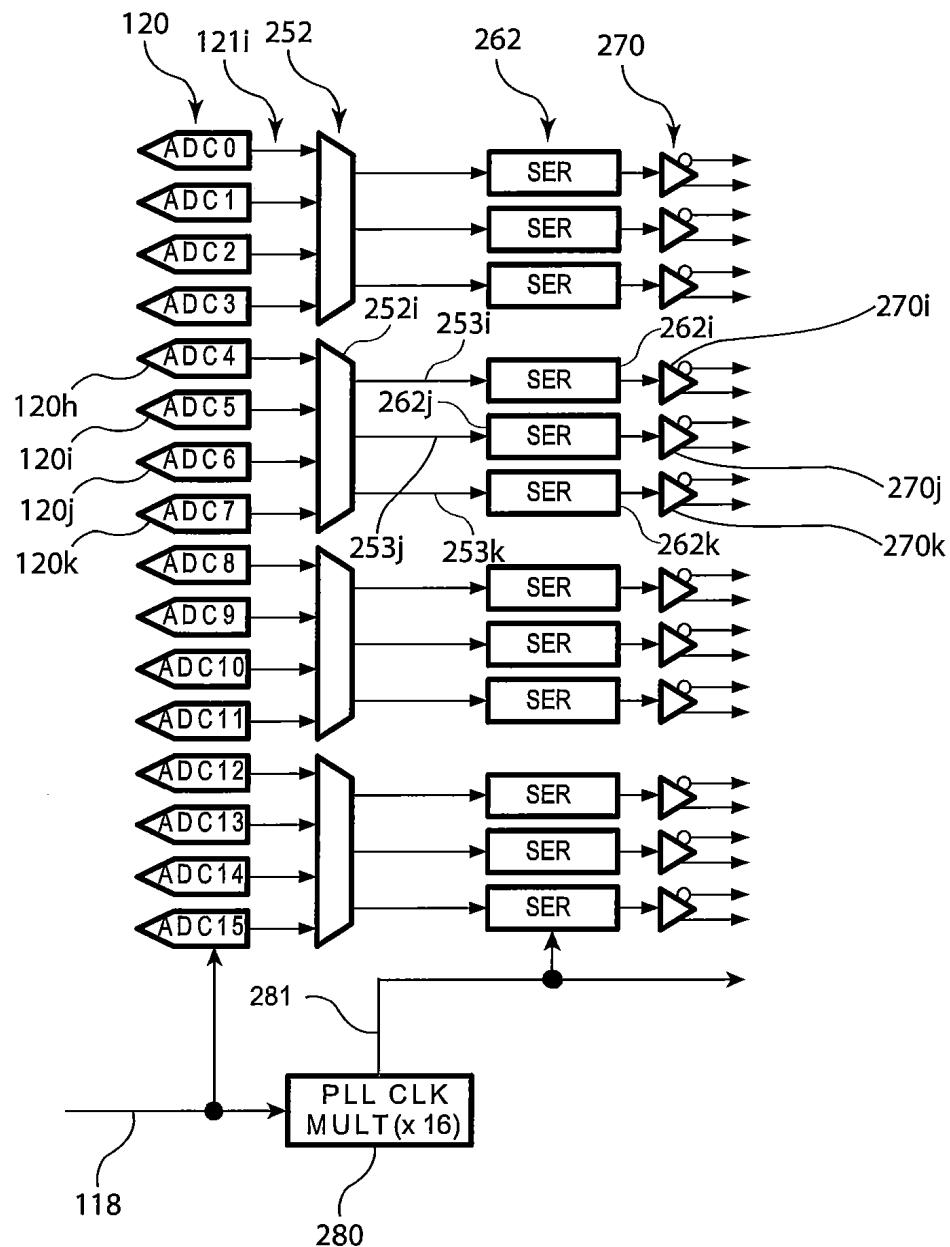
도면8



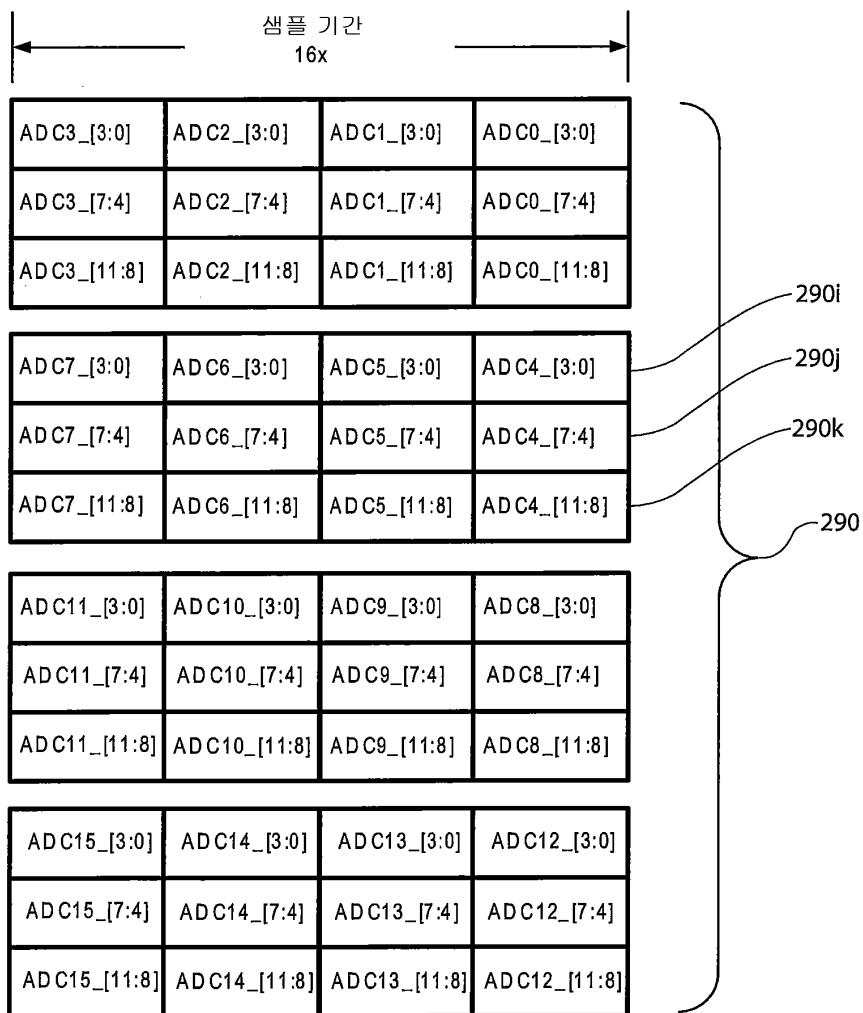
도면9



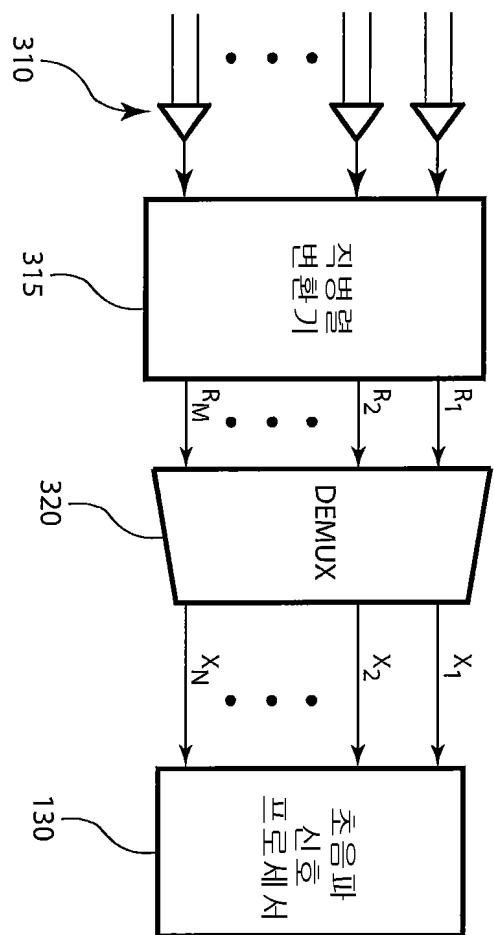
도면10a



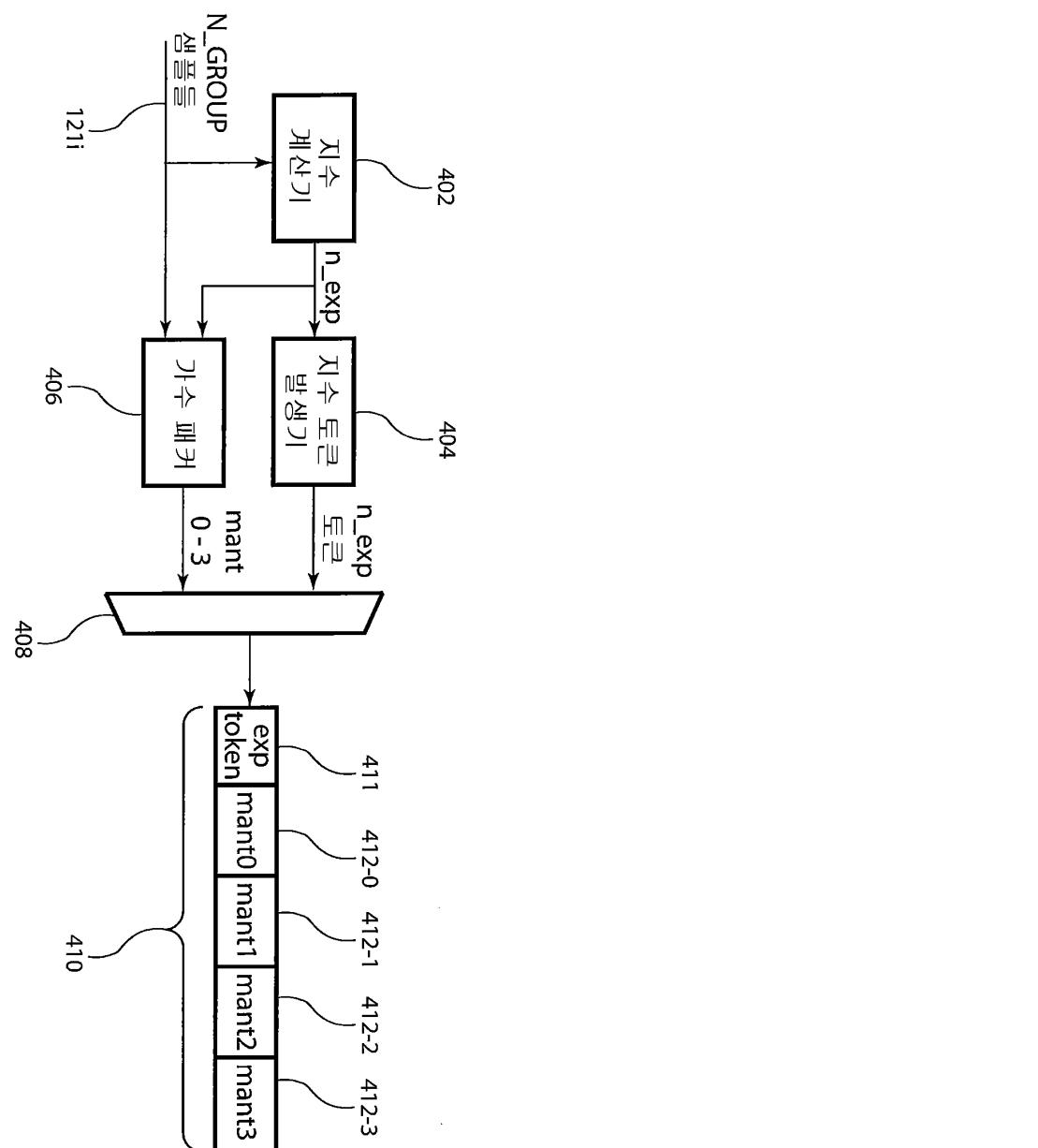
도면10b



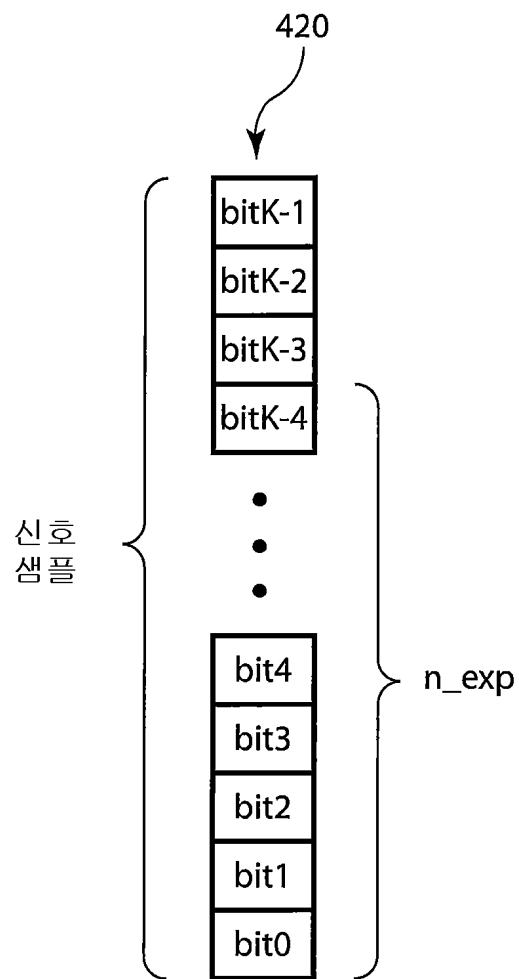
도면11



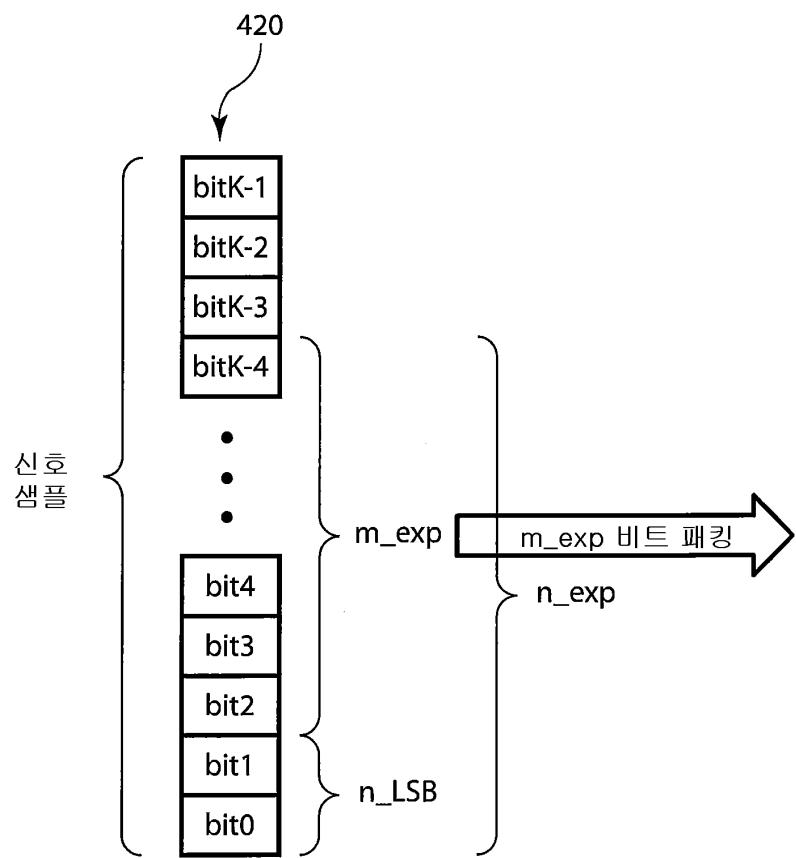
도면12



도면13



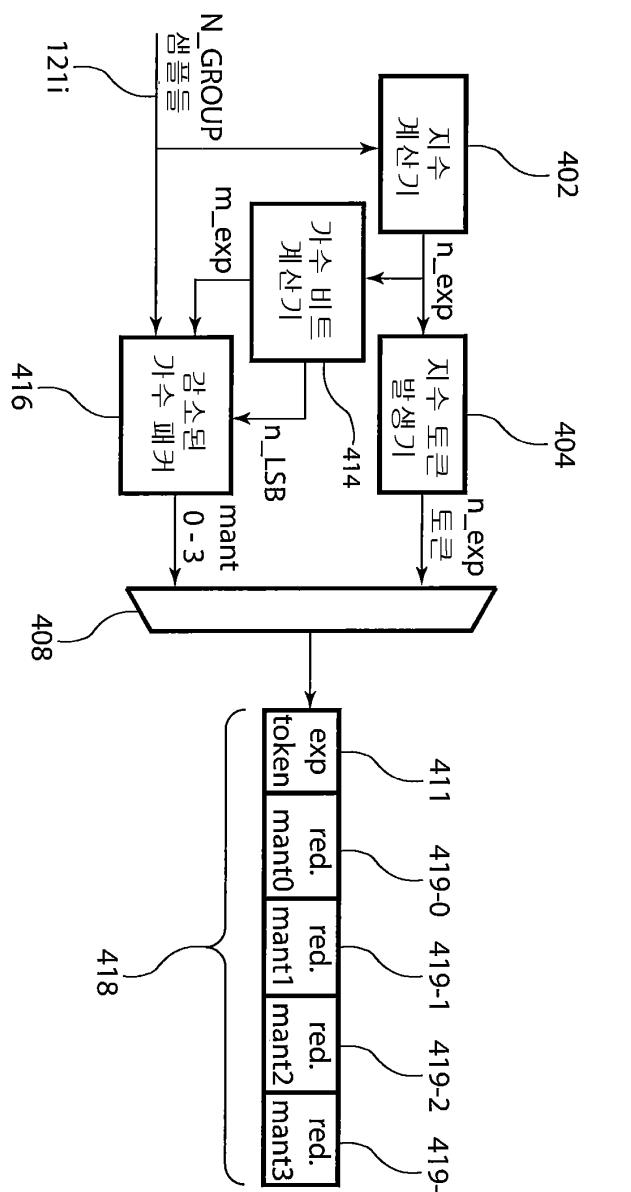
도면14



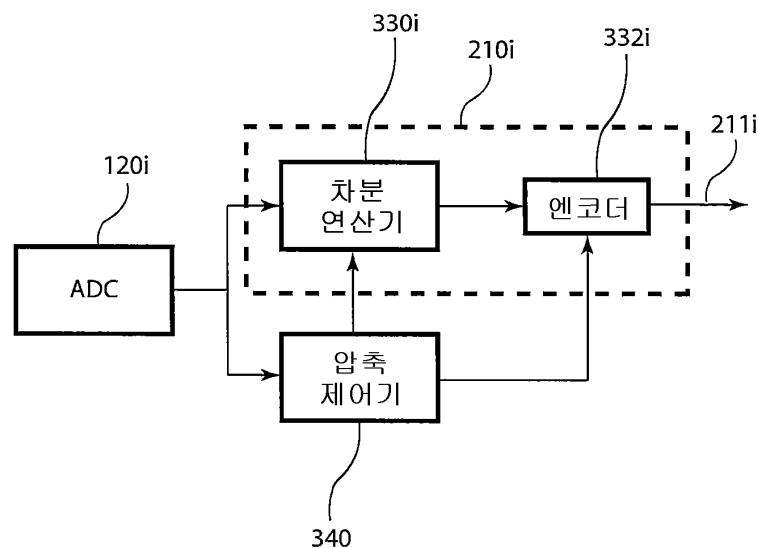
도면15

n_exp	n_LSB	m_exp
0	0	0
2	0	2
3	0	3
4	1	3
5	1	4
6	1	5
7	1	6
8	2	6
9	2	7
10	2	8
11	2	9
12	3	9
13	3	10
14	4	10

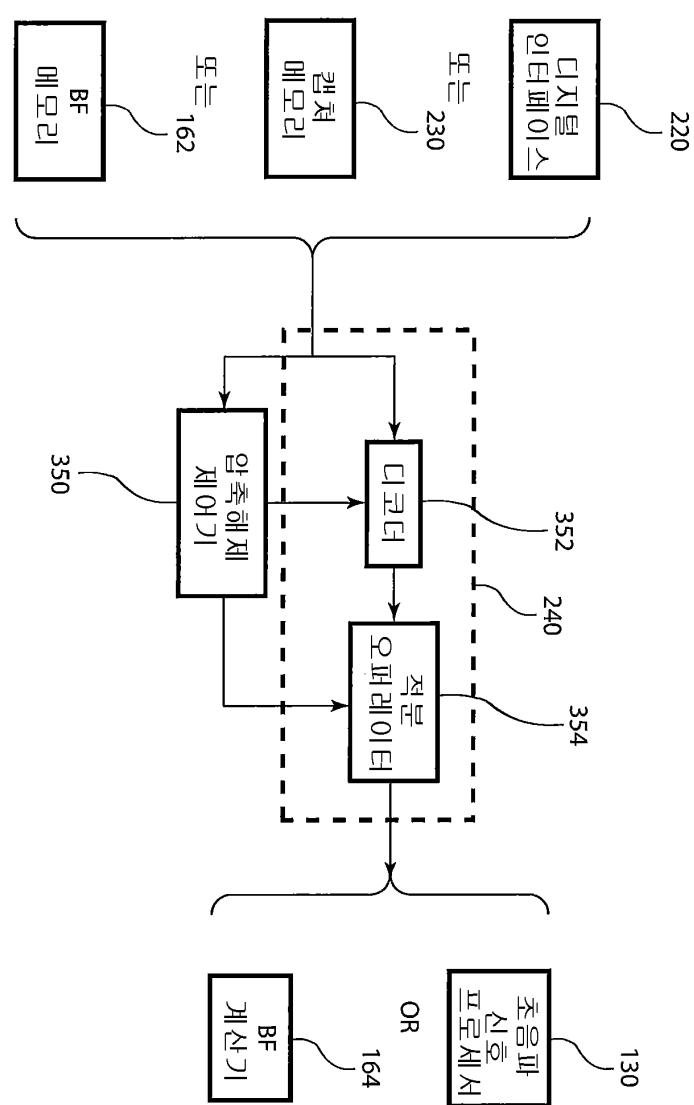
도면16



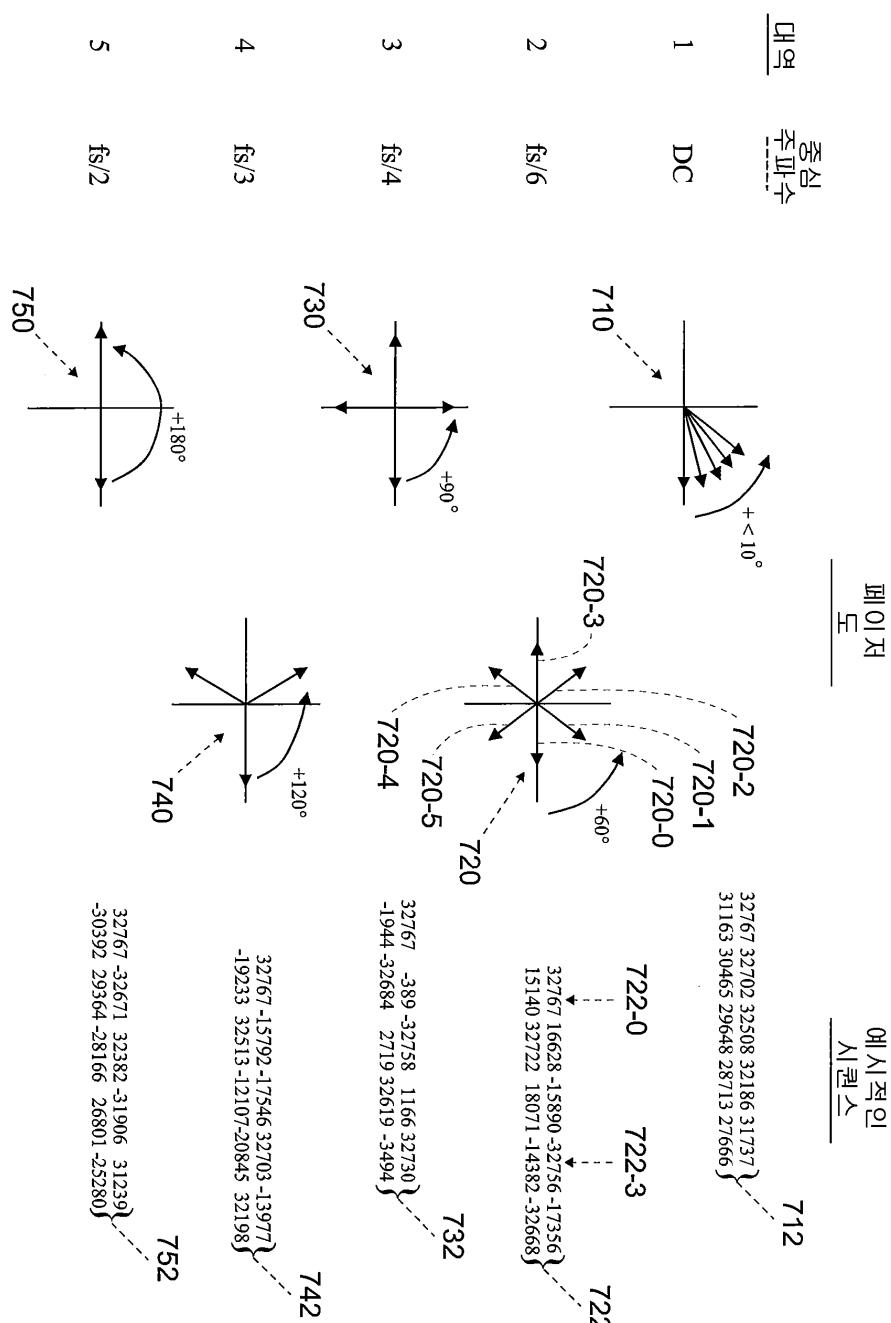
도면17



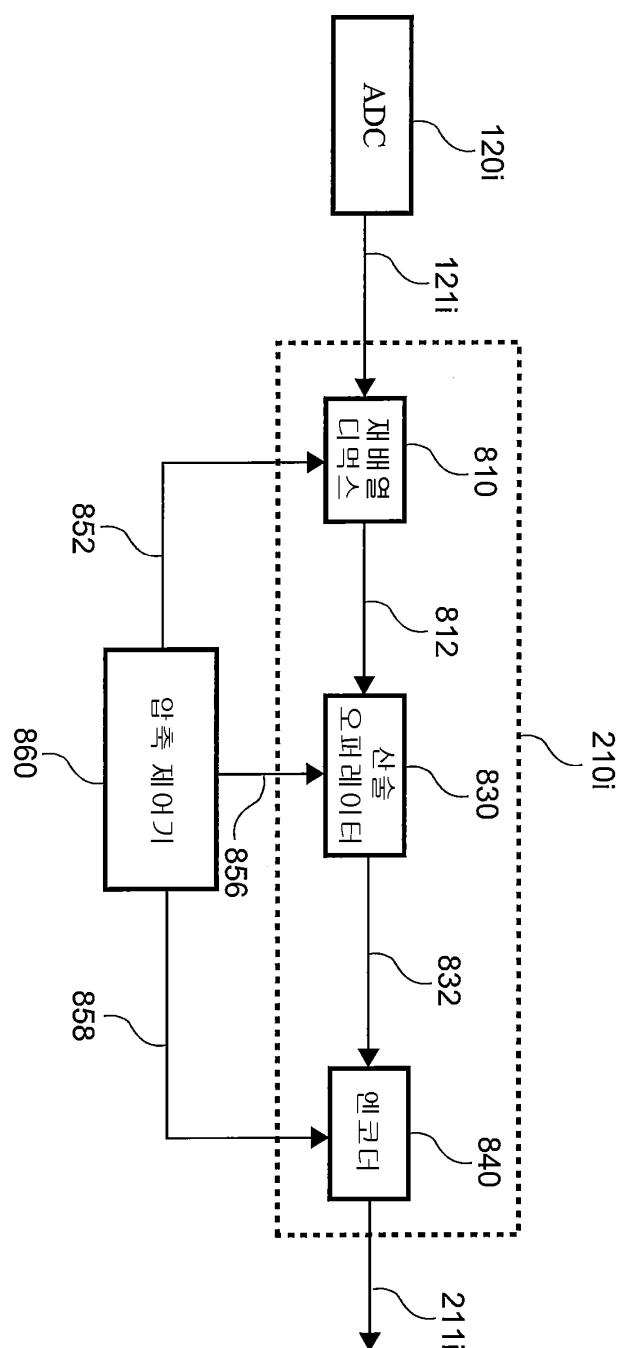
도면18



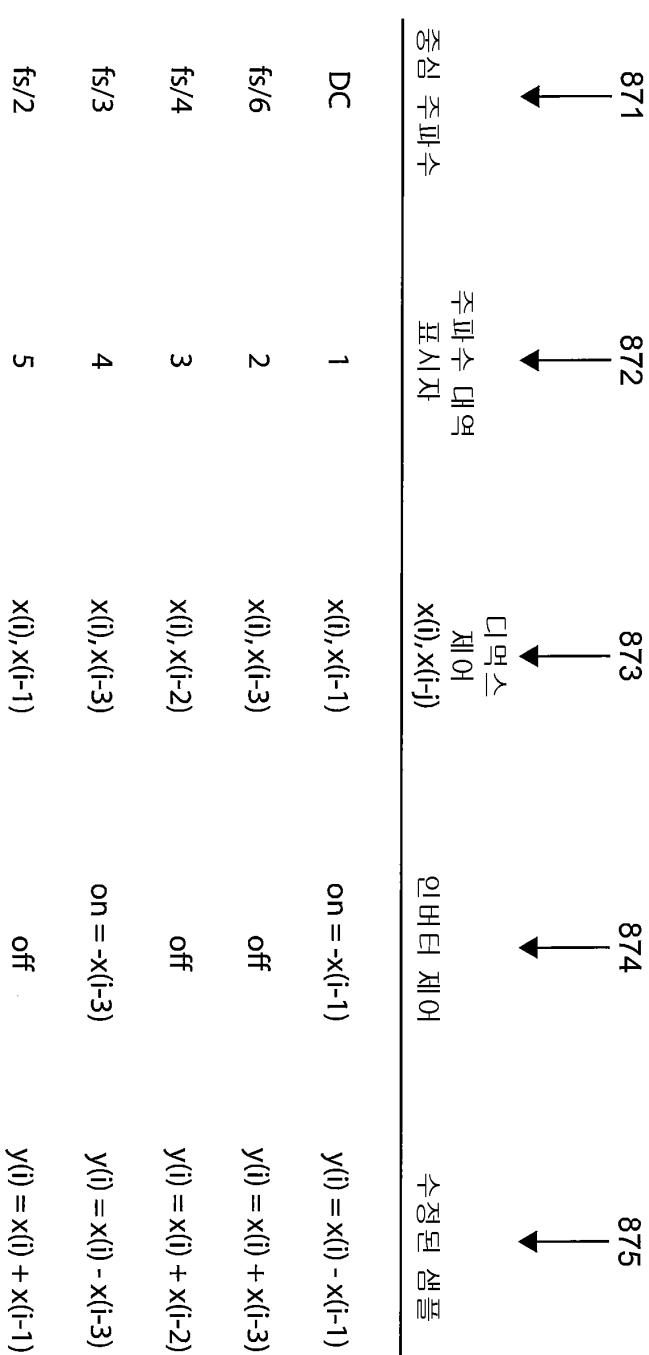
도면19



도면20



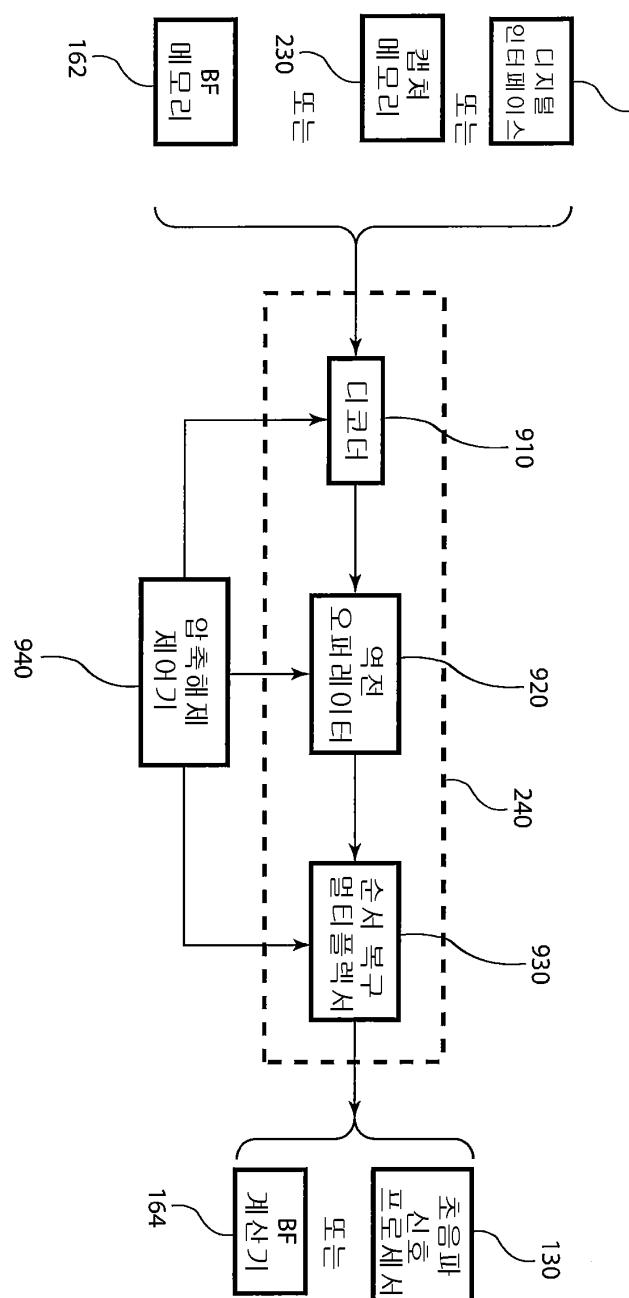
도면21



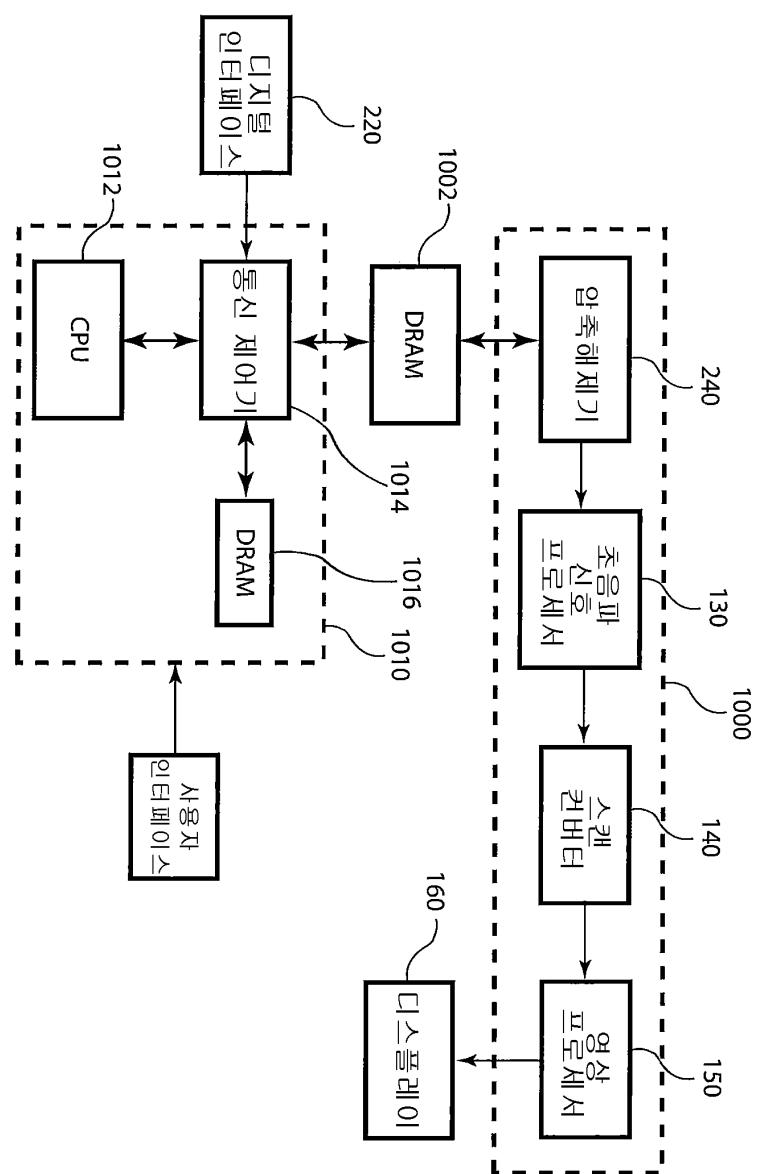
도면22

디렉		
총합 주파수		
수정된 샘플		
		예시적인 차 또는 합
1	DC	$y(i) = x(i) - x(i-1)$
		$x(i): 32767 \ 32702 \ 32508 \ 32186 \ 31737 \ 31163 \ 30465 \ 29648$
		$x(i-1): 32767 \ 32702 \ 32508 \ 32186 \ 31737 \ 31163 \ 30465 \ 29648$
		DIFF: -65 -194 -322 -449 -574 -707 -781 -935
		912
2	$f_s/6$	$y(i) = x(i) + x(i-3)$
		$x(i): 32767 \ 16628 \ -15890 \ -32756 \ -17356 \ -15140 \ 32722 \ 18071$
		$x(i-3): ___ \ ___ \ ___ \ 32767 \ 16628 \ -15890 \ -32756 \ -17356$
		SUM: $___ \ ___ \ ___ \ 11 \ -728 \ -750 \ -34 \ 715$
		922
3	$f_s/4$	$y(i) = x(i) + x(i-2)$
		$x(i): 32767 \ -389 \ -32758 \ 1166 \ 32730 \ -1944 \ -32684 \ 2719 \ 32619$
		$x(i-2): ___ \ ___ \ 32767 \ -389 \ -32758 \ 1166 \ 32730 \ -1944 \ -32684$
		SUM: $___ \ ___ \ 9 \ 777 \ 28 \ -778 \ 46 \ 775 \ -65 \ 942$
		932
4	$f_s/3$	$y(i) = x(i) - x(i-3)$
		$x(i): 32767 \ -15792 \ -17546 \ 32703 \ -13977 \ -19233 \ 32513 \ -12107 \ -20845$
		$x(i-3): ___ \ ___ \ ___ 32767 \ -15792 \ -17546 \ 32703 \ -13977 \ -19233$
		SUM: $___ \ ___ \ ___ \ -64 \ 1815 \ -1687 \ -190 \ 1870 \ -1612$
		942
5	$f_s/2$	$y(i) = x(i) + x(i-1)$
		$x(i): 32767 \ -32671 \ 32382 \ -31906 \ 31239 \ -30392 \ 29364 \ -28166 \ 26801$
		$x(i-1): ___ \ 32767 \ -32671 \ 32382 \ -31906 \ 31239 \ -30392 \ 29364 \ -28166$
		SUM: $___ \ 96 \ -289 \ 476 \ -667 \ 847 \ -1028 \ 1198 \ -1356$
		952

도면23



도면24



도면25

