



[A] TIIVISTELMÄ - SAMMANDRAG

SUOMI – FINLAND
(FI)

PATENTTI- JA REKISTERIHALLITUS PATENT- OCH REGISTERSTYRELSEN

(11) (21) Patentihakemus - Patentansökan 20030191
(51) Kv.lk.7 - Int.kl.7
G06F 12/02
(22) Hakemispäivä - Ansökningsdag 07.02.2003
(24) Alkupäivä - Löpdag 07.02.2003
(41) Tullut julkiseksi - Blivit offentlig 11.10.2004

(71) Hakija - Sökande

1 •Nokia Corporation, Helsinki, Keilalahdentie 4, 02150 Espoo, SUOMI - FINLAND, (FI)

(72) Keksijä - Uppfinnare

1 •Ahvenainen, Marko T., Viserryskuja 10 B 6, 36110 Ruutana, SUOMI - FINLAND, (FI)

2 •Mylly, Kimmo, Niemenkuja 8 A, 39160 Julkujärvi, SUOMI - FINLAND, (FI)

(74) Asiamies - Ombud: Tampereen Patenttitoimisto Oy
Hermiankatu 12 B, 33720 Tampere

(54) Keksinnön nimitys - Uppfinningens benämning

Menetelmä muistikortin osoittamiseksi, muistikorttia käyttävä järjestelmä, ja muistikortti
Förfarande för adressering av ett minneskort, system som använder ett minneskort samt minneskort

(57) Tiivistelmä - Sammandrag

Nyt esillä oleva keksintö kohdistuu menetelmään muistikortin (13) muistipaikkojen (M1Mn) osoittamiseksi. Muistikortissa (13) on useita muistipaikkoja (M1Mn) tietojen tallennusta varten, jolloin tietyn muistipaikan (M1Mn) osoittamiseksi muodostetaan osoite (ADDR1, ADDR2). Muistikortille (13) tallennetaan ainakin yksi parametri (C_SIZE, C_SIZE_MULT, READ_BL_LEN), jonka perusteella muistikortin muistipaikkojen (M1Mn) lukumäärä on laskettavissa, ja mainitulle ainakin yhdelle parametrille varataan määrätty määrä bittejä. Menetelmässä osoitetaan yhdellä osoitteella (ADDR1, ADDR2) useampia kuin yhtä muistipaikkaa (M1Mn), ja/tai kasvatetaan osoitteessa (ADDR1, ADDR2) käytettävissä olevien bittien lukumäärää. Keksintö kohdistuu lisäksi järjestelmään ja muistikorttiin, joissa menetelmää sovelletaan.

Den ifrågavarande uppfinningen avser ett förfarande för att adressera minnesplatser (M1Mn) på ett minneskort (13). På minneskortet (13) finns flera minnesplatser (M1Mn) för lagring av information, varvid för att adressera en bestämd minnesplats (M1Mn) bildas en adress (ADDR1, ADDR2). På minneskortet (13) lagras åtminstone en parameter (C_SIZE, C_SIZE_MULT, READ_BL_LEN), på basen av vilken antalet minnesplatser (M1Mn) på minneskortet kan räknas, och för sagda åtminstone en parameter reserveras ett bestämt antal bitar, i förfarandet adresseras med en adress (ADDR1, ADDR2) flera än en minnesplats (M1Mn) och/eller ökas antalet bitar som står till förfogande i en adress (ADDR1, ADDR2). Uppfinningen avser ytterligare ett system och ett minneskort, i vilka förfarandet tillämpas.

