

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 1 区分

【発行日】平成26年8月7日(2014.8.7)

【公表番号】特表2013-545963(P2013-545963A)

【公表日】平成25年12月26日(2013.12.26)

【年通号数】公開・登録公報2013-069

【出願番号】特願2013-522002(P2013-522002)

【国際特許分類】

G 0 1 R 31/28 (2006.01)

G 0 6 F 11/22 (2006.01)

H 0 1 L 27/04 (2006.01)

H 0 1 L 21/822 (2006.01)

【F I】

G 0 1 R 31/28 V

G 0 6 F 11/22 3 1 0 R

H 0 1 L 27/04 T

【手続補正書】

【提出日】平成26年6月19日(2014.6.19)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

集積回路であって、

T D I 入力リード、T C K 入力リード、T M S 入力リード、及び T D O 出力リードと、  
前記 T C K 入力リードに結合される入力、前記 T M S 入力リードに結合される入力、命令レジスタ制御出力、マルチプレクサ制御出力、及びデータレジスタ制御出力を有する、  
テストアクセスポート状態機械と、

前記 T D I 入力リードに結合される入力、前記命令レジスタ制御出力に結合される入力、  
及びデータレジスタイネーブル出力を有する、命令レジスタと、

前記 T D I 入力リードに結合される入力、データレジスタ制御入力、及び出力を有する、  
データレジスタと、

前記 T C K 入力リードに結合される入力、前記 T M S 入力リードに結合される入力、  
前記データレジスタイネーブル出力に結合される入力、及びデータレジスタ制御出力を有する、  
コマンド回路と、

前記状態機械の前記データレジスタ制御出力に結合される入力、前記コマンド回路の前記データレジスタ制御出力に結合される入力、前記命令レジスタの前記データレジスタイネーブル出力に結合される制御入力、及び前記データレジスタの前記データレジスタ制御入力に結合されるデータレジスタ制御出力を有する、デュアルポートルータと、

前記命令レジスタの前記出力に結合される入力、前記データレジスタの前記出力に結合される入力、前記マルチプレクサ制御出力に結合される制御入力、及び前記 T D O 出力リードに結合される出力を有する、  
マルチプレクサ回路要素と、

を含む、集積回路。

【請求項 2】

請求項 1 に記載の集積回路であって、

前記状態機械が、T e s t   L o g i c   R e s e t と、R u n   T e s t / I d l e

と、S e l e c t D Rと、S e l e c t I Rとの状態を有する、集積回路。

【請求項 3】

請求項 1 に記載の集積回路であって、  
複数のデータレジスタを更に含む、集積回路。