

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第7部門第3区分
 【発行日】令和7年2月5日(2025.2.5)

【公開番号】特開2024-107165(P2024-107165A)
 【公開日】令和6年8月8日(2024.8.8)
 【年通号数】公開公報(特許)2024-148
 【出願番号】特願2024-92132(P2024-92132)
 【国際特許分類】
 H04N19/52(2014.01)
 【FI】
 H04N19/52

10

【手続補正書】
 【提出日】令和7年1月28日(2025.1.28)
 【手続補正1】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】
 【特許請求の範囲】
 【請求項1】

20

ビデオエンコーダにおけるビデオエンコーディングのための方法であって、
第1の要件および第2の要件のうちの1つが満たされるかどうかを判定するステップであ
って、前記第1の要件は、デコーダ側動きベクトル精密化(DMVR)モードまたは双方向
オブティカルフロー(BDOF)モードの少なくとも1つがカレントピクチャ内の複数のブ
ロックに対して許容されていることを含み、前記第2の要件は、動きベクトル差分による
マージ(MMVD)モードが前記複数のブロックに対して有効にされていないことを含む
ステップと、

30

前記第1の要件および前記第2の要件のうちの1つが満たされるという判定に
応答して、前記MMVDモードを適用せずに前記複数のブロック内の各ブロックをエンコー
딩するステップと
を含み、
前記複数のブロックのための複数のMMVDマージフラグは、エンコーディングされず、
かつビデオビットストリームにおいてシグナリングされない、方法。

【請求項2】

前記第1の要件が満たされ、
エンコーディングする前記ステップは、前記DMVRモードまたは前記BDOFモードの前記
少なくとも1つが前記カレントピクチャ内の前記複数のブロックに対して許容されている
という判定に
応答して、前記MMVDモードを適用せずに前記複数のブロック内の各ブ
ロックをエンコーディングするステップを含む、請求項1に記載の方法。

40

【請求項3】

前記複数のブロックの予測情報に少なくとも1つフラグをエンコーディングする
ステップ
であって、前記少なくとも1つフラグは、前記DMVRモードまたは前記BDOFモードの前
記少なくとも1つが前記複数のブロックに対して許容されていることを示す、
ステップを
さらに含む、請求項2に記載の方法。

【請求項4】

前記第1の要件が満たされることは、前記カレントピクチャが前方参照ピクチャおよび後
方参照ピクチャを参照することをさらに含み、前記カレントピクチャは前記前方参照ピク
チャと前記後方参照ピクチャとの中間にある、請求項2に記載の方法。

50

【請求項 5】

前記第1の要件は、前記前方参照ピクチャと前記カレントピクチャとの間の第1のピクチャ順序カウント(POC)差の絶対値が、前記後方参照ピクチャと前記カレントピクチャとの間の第2のPOC差の絶対値と等しいことをさらに含む、請求項4に記載の方法。

【請求項 6】

前記第1のPOC差の前記絶対値および前記第2のPOC差の前記絶対値は閾値未満である、請求項5に記載の方法。

【請求項 7】

前記第2の要件が満たされ、

エンコーディングする前記ステップは、前記MMVDモードが前記複数のブロックに対して有効にされていないという判定に応答して、前記MMVDモードを適用せずに前記複数のブロック内の各ブロックをエンコーディングするステップを含む、請求項1に記載の方法。

10

【請求項 8】

前記複数のブロックの予測情報にMMVDマージ有効化フラグをエンコーディングするステップであって、前記MMVDマージ有効化フラグは、前記MMVDモードが前記複数のブロックに対して有効化されていないことを示す、ステップをさらに含む、請求項7に記載の方法。

【請求項 9】

前記複数のブロックは、前記カレントピクチャ内のスライスである、請求項1に記載の方法。

20

【請求項 10】

前記第1の要件および前記第2の要件が満たされないという判定に応答して、前記複数のブロック内の各ブロックに対して、前記MMVDモードで各ブロックをエンコーディングするか否かを判定するステップと、

前記複数のブロック内の各ブロックの各MMVDマージフラグをビデオビットストリームにエンコーディングし、シグナリングするステップと

を含む、請求項1に記載の方法。

【請求項 11】

請求項1～10のいずれか一項に記載の方法を行うように構成されたエンコーダ。

30

【請求項 12】

コンピュータに、請求項1～10のいずれか一項に記載の方法を実行させるためのコンピュータプログラム。

40

50