



(12) 发明专利

(10) 授权公告号 CN 107923973 B

(45) 授权公告日 2022. 04. 08

(21) 申请号 201680046131.0

K • 拉玛苏布拉马尼安

(22) 申请日 2016.09.30

(74) 专利代理机构 北京纪凯知识产权代理有限公司 11245

(65) 同一申请的已公布的文献号
申请公布号 CN 107923973 A

代理人 赵志刚 赵蓉民

(43) 申请公布日 2018.04.17

(51) Int.Cl.

(30) 优先权数据

G01S 13/32 (2006.01)

14/870,129 2015.09.30 US

G01S 7/40 (2006.01)

(85) PCT国际申请进入国家阶段日
2018.02.06

(56) 对比文件

(86) PCT国际申请的申请数据
PCT/US2016/054921 2016.09.30

US 2012207244 A1, 2012.08.16

WO 0159473 A2, 2001.08.16

(87) PCT国际申请的公布数据
WO2017/059317 EN 2017.04.06

US 2014019817 A1, 2014.01.16

US 2007024271 A1, 2007.02.01

(73) 专利权人 德克萨斯仪器股份有限公司
地址 美国德克萨斯州

US 2012191400 A1, 2012.07.26

WO 0173465 A2, 2001.10.04

US 6437730 B1, 2002.08.20

CN 104880705 A, 2015.09.02

(72) 发明人 K • 苏布拉吉 B • P • 金斯伯格
D • C • 布林 S • 拉奥

审查员 马宁

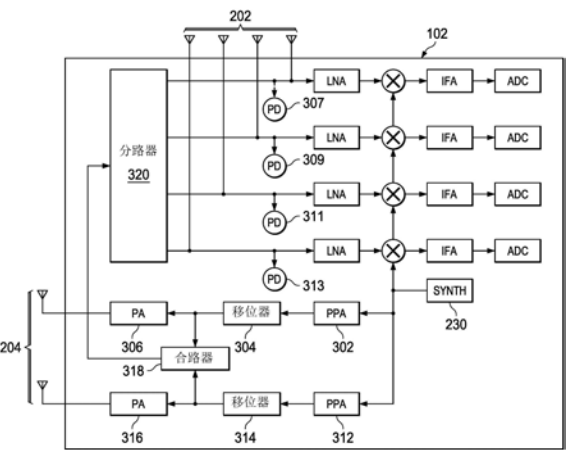
权利要求书4页 说明书14页 附图9页

(54) 发明名称

雷达系统中的收发器性能参数的测量

(57) 摘要

在描述的雷达片上系统(SOC) (102) 的示例中, 雷达片上系统(SOC) (102) 经配置以监测一个或更多个接收通道(202) 和/或一个或更多个发送通道(204) 的性能参数, 雷达SOC (102) 可包括将至少一个发送通道(204) 耦合到至少一个接收通道(202) 的环回路径, 以当雷达SOC (102) 在测试模式下操作时, 将来自至少一个发送通道(204) 的测试信号提供给至少一个接收通道(202)。在一些实施例中, 环回路径包括耦合到一个或更多个发送通道(204) 中的每个的合路器(318)、耦合到一个或更多个接收通道(202) 中的每个的分路器(320) 和将合路器(318) 的输出端耦合到分路器(320) 的输入端的单导线。



1. 一种雷达片上系统即雷达SOC, 其经配置用于监测一个或多个性能参数, 所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;

耦合到所述两个或更多个发送通道的发送生成电路系统, 所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号; 以及

将所述两个或更多个发送通道耦合到所述两个或更多个接收通道的环回路径, 所述环回路径包括耦合到所述两个或更多个发送通道的合路器、耦合到所述两个或更多个接收通道的分路器、和将所述合路器的输出端耦合到所述分路器的输入端的单导线, 所述环回路径可操作以当所述雷达SOC在测试模式下操作时将来自接收所述连续波信号的至少一个发送通道的测试信号提供给至少一个接收通道。

2. 根据权利要求1所述的雷达SOC, 其中所述两个或更多个发送通道中的每个发送通道包括可编程移位器, 所述可编程移位器耦合到所述发送生成电路系统以接收所述连续波信号, 所述可编程移位器可操作以将非零频率添加到所述连续波信号以生成测试信号, 并且其中所述合路器被耦合到每个可编程移位器以接收由所述可编程移位器输出的测试信号, 所述环回路径可操作以将来自发送通道的所述可编程移位器的所述测试信号提供给所述两个或更多个接收通道中的每个。

3. 根据权利要求2所述的雷达SOC, 其中接收通道中的接收的测试信号用于计算从由所述接收通道的增益和所述接收通道的相位组成的组中选择的至少一个。

4. 根据权利要求3所述的雷达SOC, 其中每个接收通道中的接收的测试信号用于计算从由接收通道对之间的增益失配和接收通道对之间的相位失配组成的组中选择的至少一个。

5. 根据权利要求1所述的雷达SOC, 其中从所述两个或更多个接收通道中的每个接收通道收集噪声数据信号, 并且其中每个接收通道中的所述噪声数据信号用于计算所述接收通道的噪声系数。

6. 根据权利要求1所述的雷达SOC, 其中基于所述连续波信号的测试信号由发送通道发送, 并且其中由所述两个或更多个接收通道中的每个接收通道接收的反射的测试信号用于计算所述接收通道和所述发送通道的组合的雷达系统噪声系数。

7. 一种雷达片上系统即雷达SOC, 其经配置用于监测一个或多个性能参数, 所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;

耦合到所述两个或更多个发送通道的发送生成电路系统, 所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号, 其中所述两个或更多个发送通道中的每个发送通道包括耦合到所述发送生成电路系统以接收所述连续波信号的可编程移位器, 其中每个可编程移位器可操作以将不同的频移应用到所述连续波信号, 并且其中由所述两个或更多个接收通道接收由来自所述可编程移位器的频移测试信号组成的多音测试信号, 并且其中所述多音测试信号用于计算至少一个接收通道的至少一个非线性度量; 以及

将所述两个或更多个发送通道耦合到所述两个或更多个接收通道的环回路径, 所述环

回路径包括耦合到所述两个或更多个发送通道的合路器、耦合到所述两个或更多个接收通道的分路器、和将所述合路器的输出端耦合到所述分路器的输入端的单导线,所述环回路可操作以当所述雷达SOC在测试模式下操作时将来自接收所述连续波信号的至少一个发送通道的测试信号提供给至少一个接收通道。

8. 根据权利要求7所述的雷达SOC,其中由相应发送通道发送来自所述可编程移位器的所述频移测试信号。

9. 根据权利要求7所述的雷达SOC,其中所述合路器被耦合到每个可编程移位器以接收由所述可编程移位器输出的频移测试信号,其中所述合路器可操作以组合来自每个可编程移位器的所述频移测试信号以输出所述多音测试信号,并且其中所述环回路可操作以将所述多音测试信号提供给所述两个或更多个接收通道。

10. 根据权利要求7所述的雷达SOC,其中所述合路器被耦合到每个可编程移位器以接收由所述可编程移位器输出的频移测试信号,其中所述合路器基于来自至少一个可编程移位器的至少一个频移测试信号输出测试信号,其中所述环回路可操作以将由所述合路器输出的所述测试信号提供给所述接收通道,并且其中由所述相应发送通道发送来自至少一个可编程移位器的至少一个频移测试信号。

11. 根据权利要求1所述的雷达SOC,其中所述合路器被耦合以接收由所述两个或更多个发送通道中的每个中的功率放大器链输出的测试信号,并且其中所述环回路包括耦合在所述合路器和所述分路器之间的移频器,所述移频器可操作以将频率添加到由所述合路器输出的测试信号,所述环回路可操作以将来自发送通道的所述功率放大器链的所述测试信号提供给所述接收通道,并且其中接收通道中的接收的测试信号用于计算所述发送通道的从增益和相位组成的组中选择的至少一个。

12. 根据权利要求11所述的雷达SOC,其中所述移频器是从由开关键控调制器即OOK调制器和二进制相移键控调制器即BPSK调制器组成的组中选择一个。

13. 一种雷达片上系统即雷达SOC,其经配置用于监测一个或更多个性能参数,所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;

耦合到所述两个或更多个发送通道的发送生成电路系统,所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号;以及

将所述两个或更多个发送通道耦合到所述两个或更多个接收通道的环回路,所述环回路可操作以当所述雷达SOC在测试模式下操作时将来自接收所述连续波信号的至少一个发送通道的测试信号提供给至少一个接收通道。

14. 一种雷达片上系统即雷达SOC,其经配置用于监测一个或更多个性能参数,所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;

耦合到所述两个或更多个发送通道的发送生成电路系统,所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号,其中从所述两个或更多个接收通道中的接收通道收集噪声数据信号,其中所述接收通道中的噪声数据信号用于计算所述

接收通道的噪声系数;以及

将所述两个或更多个发送通道耦合到所述两个或更多个接收通道的环回路径,所述环回路径可操作以当所述雷达SOC在测试模式下操作时将来自接收所述连续波信号的至少一个发送通道的测试信号提供给所述接收通道。

15.一种雷达片上系统即雷达SOC,其经配置用于监测一个或更多个性能参数,所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;以及

耦合到所述两个或更多个发送通道的发送生成电路系统,所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号,其中基于所述连续波信号的测试信号由所述两个或更多个发送通道中的发送通道发送,并且其中由所述两个或更多个接收通道中的接收通道接收的反射的测试信号用于计算所述接收通道和所述发送通道的组合的雷达系统噪声系数;以及

将所述两个或更多个发送通道耦合到所述两个或更多个接收通道的环回路径,所述环回路径可操作以当所述雷达SOC在测试模式下操作时将来自所述发送通道的所述测试信号提供给所述接收通道。

16.根据权利要求13、14或15所述的雷达SOC,其中所述两个或更多个发送通道中的发送通道包括耦合到所述发送生成电路系统以接收所述连续波信号的可编程移位器,所述可编程移位器可操作以将非零频率添加到所述连续波信号以生成所述测试信号,并且其中所述可编程移位器的输出端经由所述环回路径被耦合到所述两个或更多个接收通道中的第一接收通道的输入端,所述环回路径可操作以将所述测试信号提供给所述第一接收通道。

17.根据权利要求16所述的雷达SOC,其中所述第一接收通道中的接收的测试信号用于计算从由所述第一接收通道的增益和所述第一接收通道的相位组成的组中选择的至少一个。

18.根据权利要求16所述的雷达SOC,其中所述可编程移位器的所述输出端经由所述环回路径被耦合到所述两个或更多个接收通道中的第二接收通道的输入端,所述环回路径可操作以将所述测试信号提供给所述第一接收通道和所述第二接收通道,并且其中所述第一接收通道和所述第二接收通道中的接收的测试信号用于计算从由所述第一接收通道与所述第二接收通道之间的增益失配和所述第一接收通道与所述第二接收通道之间的相位失配组成的组中选择的至少一个。

19.一种雷达片上系统即雷达SOC,其经配置用于监测一个或更多个性能参数,所述雷达SOC包括:

两个或更多个接收通道;

两个或更多个发送通道;以及

耦合到所述两个或更多个发送通道的发送生成电路系统,所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号,其中所述两个或更多个发送通道中的每个发送通道包括耦合到所述发送生成电路系统以接收所述连续波信号的可编程移位器,其中每个可编程移位器可操作以将不同的频移应用到所述连续波信号,其中由所述两个或更多个接收通道中的接收通道接收由来自所述可编程移位器的频移测试信号组

成的多音测试信号,并且其中所述多音测试信号用于计算所述接收通道的至少一个非线性度量。

20. 根据权利要求19所述的雷达SOC,其中由相应发送通道发送来自所述可编程移位器的所述频移测试信号。

21. 根据权利要求19所述的雷达SOC,其中合路器被耦合到每个可编程移位器以接收由所述可编程移位器输出的频移测试信号,其中所述合路器可操作以组合来自所述可编程移位器的所述频移测试信号以输出所述多音测试信号,并且其中所述合路器经由环回路径被耦合到所述接收通道,所述环回路径可操作以将所述多音测试信号提供给所述接收通道。

22. 根据权利要求19所述的雷达SOC,其中合路器被耦合到每个可编程移位器以接收由所述可编程移位器输出的频移测试信号,其中所述合路器基于来自第一可编程移位器的频移测试信号输出测试信号,并且其中所述合路器经由环回路径被耦合到所述接收通道,所述环回路径可操作以将所述测试信号提供给所述接收通道,并且其中由所述相应发送通道发送来自第二可编程移位器的频移测试信号,所述多音信号包括所述测试信号和所发送的频移测试信号。

23. 根据权利要求13、14或15所述的雷达SOC,其中所述两个或更多个发送通道中的发送通道包括耦合到所述发送生成电路系统以接收所述连续波信号的功率放大器链,所述功率放大器链可操作以基于所述连续波信号生成测试信号,其中所述功率放大器链的输出端被耦合到移频器,所述移频器可操作以将频率添加到所述测试信号,其中所述移频器包括在环回路径中,所述环回路径可操作以将由所述移频器输出的频移测试信号提供给接收通道,并且其中在所述接收通道中接收的所述频移测试信号用于计算所述发送通道的从增益和相位组成的组中选择的至少一个。

24. 根据权利要求23所述的雷达SOC,其中所述移频器是从由开关键控调制器即OOK调制器和二进制相移键控调制器即BPSK调制器组成的组中选择一个。

25. 一种雷达片上系统即雷达SOC,其经配置用于监测一个或更多个性能参数,所述雷达SOC包括:

多个接收通道;

多个发送通道;

耦合到所述多个发送通道的发送生成电路系统,所述发送生成电路系统可操作以当所述雷达SOC在测试模式下操作时生成连续波信号;以及

将所述多个发送通道耦合到所述多个接收通道的环回路径,所述环回路径包括耦合到包括在每个发送通道中的可编程移位器的输出端的第一合路器、耦合到每个发送通道中的功率放大器链的输出端的第二合路器、耦合到所述第二合路器的输出端的移频器、耦合到所述第一合路器的输出端和所述移频器的输出端的第三合路器、耦合到每个所述接收通道的输入端的分路器、和将所述第三合路器的输出端耦合到所述分路器的输入端的单导线,所述环回路径可操作以当所述雷达SOC在测试模式下操作时将来自接收所述连续波信号的至少一个发送通道的测试信号提供给所述接收通道。

26. 根据权利要求25所述的雷达SOC,其中所述移频器是从由开关键控调制器即OOK调制器和二进制相移键控调制器BPSK调制器组成的组中选择一个。

雷达系统中的收发器性能参数的测量

技术领域

[0001] 本申请大体上涉及雷达系统,并且更具体地涉及雷达系统中的收发器性能参数的测量。

背景技术

[0002] 被称为高级驾驶员辅助系统(ADAS)的新一类安全系统已被引入到汽车中以减少人为操作错误。由主要基于毫米波汽车雷达的智能传感器启用这些系统。部分通过微控制器和传感器技术的改进已启用这些辅助系统的增殖/扩散(proliferation),这些辅助系统的增殖可提供诸如后视摄像头、电子稳定控制和基于视觉的行人检测系统的功能。增强型嵌入式基于雷达的解决方案为ADAS设计人员启用互补的安全特征。

[0003] 在汽车雷达系统中,雷达传感器用于检测车辆周围的障碍物和检测到的物体相对于车辆的速度。雷达系统中的处理单元可基于由雷达传感器生成的信号确定例如避免碰撞或减少附带损害所需的适当动作。当前的汽车雷达系统能够检测车辆周围的物体和障碍物、任何检测到的物体和障碍物相对于车辆的位置以及任何检测到的物体和障碍物相对于车辆的速度。例如,经由处理单元,雷达系统可警告车辆驾驶员潜在的危险、通过在危险情况下控制车辆来防止碰撞、接管车辆的部分控制或协助驾驶员停放车辆。

[0004] 要求汽车雷达系统符合国际标准26262标题为“Road Vehicles-Functional Safety(道路车辆-功能安全)”的功能安全规范。ISO 26262将功能安全定义为不存在由电气/电子系统的故障行为引起的不合理风险。汽车雷达的功能安全是防止由于雷达中的组件故障对人体造成伤害。对于汽车雷达,应该知道雷达在大约100毫秒(ms)的容错时间间隔内适当起作用。由此,在车辆操作的同时,应该检测将导致信噪比(SNR)降低的雷达的任何部分中的故障或障碍物的存在或位置的错误检测,并且在大约100毫秒内执行适当的响应。

发明内容

[0005] 在描述的用于测量雷达系统中的收发器性能参数的方法和装置的示例中,经配置用于监测一个或多个性能参数的雷达片上系统(SOC)包括一个或多个接收通道、一个或多个发送通道、耦合到一个或多个发送通道的发送生成电路系统以及将一个或多个发送通道耦合到一个或多个接收通道的环回路径,发送生成电路系统可操作以当雷达SOC在测试模式下操作时产生连续波信号,环回路径包括耦合到一个或多个发送通道的合路器(combiner)、耦合到一个或多个通道的分路器(splitter)以及将合路器的输出端耦合到分路器的输入端的单导线,环回路径可操作以当雷达SOC在测试模式下操作时,将来自接收连续波信号的至少一个发送通道的测试信号提供给至少一个接收通道。

[0006] 在一方面,经配置用于监测一个或多个性能参数的雷达片上系统(SOC)包括一个或多个接收通道、一个或多个发送通道和耦合到一个或多个发送通道的发送生成电路系统,发送生成电路系统可操作以当雷达SOC在测试模式下操作时生成连续波信号。

[0007] 在一方面,经配置用于监测一个或多个性能参数的雷达片上系统包括接收通

道、发送通道、耦合到发送通道的发送生成电路系统以及将发送通道耦合到接收通道的环回路径,发送生成电路系统可操作以当雷达SOC在测试模式下操作时生成连续波信号,环回路径包括第一合路器、第二合路器、移频器、第三合路器、分路器和单导线,第一合路器耦合到包括在每个发送通道中的可编程移位器的输出端,第二合路器耦合到每个发送通道中的功率放大器链的输出端,移频器耦合到第二合路器的输出端,第三合路器耦合到第一合路器的输出端和移频器的输出端,分路器耦合到每个接收通道的输入端,单导线将第三合路器的输出端耦合到分路器的输入端,环回路径可操作以当雷达SOC在测试模式下操作时将来自接收连续波信号的至少一个发送通道的测试信号提供给接收通道。

附图说明

[0008] 图1是经配置以在雷达系统操作期间执行性能监测的示例调频连续波(FMCW)雷达系统的框图。

[0009] 图2是示例雷达片上系统(SOC)的框图。

[0010] 图3、图4和图5是图2中的雷达SOC的示例实施例的简化框图,其中雷达SOC被配置以测量接收通道和/或发送通道的性能参数。

[0011] 图6、图7、图8、图9和图10是方法的流程图。

具体实施方式

[0012] 现在将参考附图详细描述本公开的特定实施例。为了一致性,各种图中的相似元件由相似的附图标记表示。

[0013] 本公开的多个实施例提供用于当例如在操作的车辆中使用雷达片上系统(SOC)时监测雷达SOC中即雷达收发器集成电路的性能。更具体地,在各种实施例中,可基于在SOC上捕获的测试信号测量雷达SOC的接收通道和/或发送通道的性能。例如,测试信号用于检测多个接收通道之间和/或多个发送通道之间的增益和相位响应失配、接收通道和/或发送通道中的噪声和伪音/寄生音(spurious tone)水平、和/或接收通道的非线性。在各种实施例中,代替具有耦合每个发送通道/接收通道对用于将来自发送通道的测试信号发送到接收通道的导线,将SOC的一个或更多个发送通道耦合到合路器,并且合路器的输出端经由单导线被路由到分路器,该分路器耦合到接收通道中的一个或更多个。

[0014] 图1是经配置以在雷达系统100操作期间执行性能监测的示例调频连续波(FMCW)雷达系统100的框图。示例FMCW雷达系统100包括雷达片上系统(SOC)102、处理单元104和网络接口106。参考图2-5描述雷达SOC 102的各种实施例的架构。

[0015] 雷达SOC 102经由高速串行接口耦合到处理单元104。如参考图2更详细地解释,雷达SOC 102包括生成多个数字中频(IF)信号(替换地被称为去啁啾信号、差拍信号或原始雷达信号)的功能,该多个数字中频(IF)信号经由高速串行接口被提供给处理单元104。进一步,如参考图3、图4和图5更详细地描述,雷达SOC 102的各种实施例被配置以生成用于SOC 102的接收通道和/或发送通道的测试数据,并且将测试数据提供给处理单元104以用于监测接收通道和/或发送通道的性能参数。

[0016] 处理单元104包括执行雷达信号处理的功能,即处理接收的雷达信号以确定例如任何检测到的物体的距离、速度和角度。处理单元104还可包括对关于检测到的物体的信息

执行后处理的功能(如跟踪对象、确定移动的速率和方向等)。进一步,处理单元104包括基于由雷达SOC 102提供的测试数据执行性能监测和基于由性能监测检测到的状况执行缓解的功能。本文中更详细地描述了用于性能监测的测试数据和选项。

[0017] 处理单元104可包括根据使用雷达数据处理应用的吞吐量所需的任何合适的处理器或处理器的组合。例如,处理单元104可包括数字信号处理器(DSP)、微控制器(MCU)、结合DSP和MCU处理两者的SOC或现场可编程门阵列(FPGA)和DSP。

[0018] 处理单元104经由网络接口106根据需向车辆中的一个或多个电子控制单元提供控制信息。电子控制单元(ECU)是车辆中的任何嵌入式系统的通用术语,其控制车辆中的一个或多个电气系统或子系统。ECU的示例类型包括电子/引擎控制模块(ECM)、动力传动系控制模块(PCM)、变速箱/器控制模块(TCM)、制动控制模块(BCM或EBCM)、中央控制模块(CCM)、中央计时/定时模块(CTM)、通用电子模块(GEM)、车身控制模块(BCM)和悬架控制模块(SCM)。

[0019] 网络接口106可实施任何合适的协议,如控制器区域网络(CAN)协议、FlexRay协议或以太网协议。

[0020] 图2是示例雷达SOC 102的框图。雷达SOC 102可包括用于发送FMCW信号的多个发送通道204和用于接收反射的发送的信号或多个接收通道202。进一步,接收通道的数量可大于发送通道的数量。例如,雷达SOC 102的实施例可具有两个发送通道和四个接收通道。

[0021] 发送通道包括合适的发送器和天线。接收通道包括合适的接收器和天线。进一步,接收通道202中的每个是相同的,并且包括用于放大接收的信号的低噪声放大器(LNA) 206、208,用于将由发送生成电路系统生成的信号与接收的信号混合以生成IF信号的混频器210、212,用于对IF信号进行滤波的基带带通滤波器214、216,用于放大滤波后的IF信号的可变增益放大器(VGA) 215、217,以及用于将模拟IF信号转换为数字IF信号的模数转换器(ADC) 218、220。混频器用作生成输出信号的降频转换器,该输出信号的频率等于从低噪声放大器和发送生成电路系统接收的输入的频率之间的差,这两个者都是射频(RF)信号。接收通道的带通滤波器、VGA和ADC可被统称为基带链或基带滤波器链。进一步,带通滤波器和VGA可被统称为IF放大器(IFA)。

[0022] 接收通道202耦合到数字前端(DFE)组件222以将数字IF信号提供给DFE 222。DFE 222包括对数字IF信号执行抽取(decimation)滤波以降低数据传输速率的功能。DFE 222还可对数字IF信号执行其他操作,例如,DC偏移消除、接收通道中的非理想性的数字补偿(如RX间增益不平衡非理想性和RX间相位不平衡非理想性)。当雷达SOC 102处于正常模式时,DFE 222耦合到高速串行接口(I/F) 224以将抽取的数字IF信号传输到处理单元106。在一些实施例中,当雷达SOC 102处于测试模式时,DFE还耦合到控制模块228以将数字测试信号传输到控制模块228。

[0023] 串行外围接口(SPI) 226提供用于与处理单元106通信的接口。例如,处理单元106可使用SPI 226向控制模块228发送控制信息,例如,啁啾的计时和频率、输出功率水平、触发监测功能等。例如,雷达SOC 102可使用SPI226将测试数据发送到处理单元106。

[0024] 控制模块228包括在正常模式和测试模式下控制雷达SOC 102的操作的功能。例如,控制模块228可包括用于存储DFE 222的输出采样的缓冲器、用于计算缓冲器内容的光谱信息的FFT(快速傅里叶变换)引擎以及执行固件以控制雷达SOC 102在正常模式和测试

模式下操作的MCU。参考图6-10的方法更详细地描述控制模块228的功能。

[0025] 可编程计时引擎232包括用于从控制模块228接收雷达帧中的啁啾序列的啁啾参数值以及基于参数值生成控制帧中的啁啾的发送和接收的啁啾控制信号的功能。例如,啁啾参数由雷达系统架构定义,并且可包括用于指示要启用哪些发送器的发送器启用参数、啁啾频率开始值、啁啾频率斜率、啁啾持续时间、发送通道何时应发送和DFE输出端数字何时应被收集用于进一步的雷达处理的指示器等。这些参数中的一个或多个可以是可编程的。

[0026] 射频合成器 (SYNTH) 230包括基于来自计时引擎232的啁啾控制信号生成用于发送的FMCW信号的功能。在一些实施例中,SYNTH 230包括具有压控振荡器 (VCO) 的锁相环 (PLL)。

[0027] 时钟乘法器240将发送信号 (LO信号) 的频率增加到混频器206、208的LO频率。清除PLL (锁相环) 234操作以将外部低频参考时钟 (未示出) 的信号频率增加到SYNTH 230的频率,并且将参考时钟相位噪声从时钟信号中滤出。

[0028] 时钟乘法器240、合成器230、计时发生器232和清除PLL 234是发送生成电路系统的示例。发送生成电路系统生成射频 (RF) 信号,经由时钟乘法器,该信号作为输入到发送通道以及作为输入到接收通道中的混频器。发送生成电路系统的输出可被称为LO (本地振荡器) 信号或FMCW信号。

[0029] 图3、图4和图5是图2中的雷达SOC 102的示例实施例的简化框图,其中雷达SOC 102被配置以测量接收器和/或发送器的性能参数。为了简化解释,描述的实施例均具有四个接收通道和两个发送通道。在一些实施例中,接收通道的数量和/或发送通道的数量可以不同。在这些方法中,当雷达SOC在测试模式下操作时,发送生成电路系统被配置以生成具有零斜率的连续波信号,即具有恒定频率的连续RF波的LO信号。当雷达SOC在正常模式下操作时,发送生成电路系统的输出是随时间改变频率的RF信号,例如,响应于啁啾控制参数,RF信号的频率在0到100us的时间从77GHz改变到81GHz,导致反射的信号作为发送的信号延迟版本,并且每个接收通道中的混频器输出与往返行程延迟成比例的IF信号。

[0030] 图3、图4和图5中的每个框图包括至少一个合路器。通常,合路器可以是添加输入信号以形成输出信号的硬件电路。如果合路器接收到单个输入信号,则该信号由合路器输出。在一些实施例中,合路器可以在添加信号之前将可编程增益或衰减应用于每个输入信号。在一些实施例中,合路器可以是对称的,使得到合路器输出端的每个输入信号的增益、衰减和/或延迟是相当类似的。

[0031] 现在参考图3,描述的示例FMCW雷达SOC 102被配置以当SOC 102在测试模式下操作时将在发送通道204中生成的信号的内部环回提供给接收通道202中的每个。如参考图6的方法更详细地解释,这种配置用于以不同的射频和中频确定接收通道间增益和相位失配。如参考图7的方法更详细地解释,该配置用于确定接收通道202的噪声系数。而且,如参考图10的方法更详细地解释,该配置用于确定接收通道202中的非线性度量 (metric)。

[0032] 两个发送通道均包含耦合到SYNTH 230以接收FMCW信号的功率预放大器 (pre-power amplifier, PPA) 302、312的信号功率放大器链,耦合到PPA302、312以接收放大的信号的可编程移位器304、314以及耦合到移位器304、314以接收移位的信号的功率放大器 (PA) 306、316。在一些实施例中,移位器304、314可被编程用于频移和相移两者。因此,移位

器304、314的输出信号可具有等于输入频率加可编程偏移频率的频率和等于输入相位加可编程偏移相位的相位。合路器318被耦合到移位器304、314的输出端以接收和组合移位的信号。合路器318还被耦合到分路器320以将组合信号提供给分路器。

[0033] 分路器320被耦合到接收通道202中的每个。分路器320拆分来自合路器318的组合信号以向接收通道202中的每个提供相等功率和相位的信号。分路器320可以是对称的,使得从分路器输入端到接收通道202中的每个的LNA的信号的增益、衰减和/或延迟是相当类似的。

[0034] 每个接收通道202包括耦合在分路器320与低噪声放大器(LNA)之间的射频(RF)功率检测器307、309、311、313。功率检测器307、309、311、313测量来自合路器308的组合信号的功率。该功率测量也可被称为接收信号强度指示(RSSI)。功率检测器307、309、311、313耦合到控制模块228以将功率测量提供给控制模块228。在一些实施例中,功率检测器307、309、311、313的每个可包含功率检测传感器和模数转换器,以将来自传感器的功率测量转换为数字功率测量。如本文中更详细地解释,当雷达SOC在测试模式下操作时,功率检测器307、309、311、313的输出(功率测量)可被控制模块228访问。

[0035] 现在参考图4,描述的示例FMCW雷达SOC被配置以当SOC 102在测试模式下操作时将在发送通道204中生成的信号的内部环回提供给接收通道202中的每个。如参考图8的方法更详细地解释,该配置用于确定发送通道204之间的功率和相位失配。

[0036] 在这个示例中,合路器402被耦合到发送通道204的功率放大器链中的每个以接收来自功率放大器链的信号并且组合两个信号以生成单个信号。合路器402可以是对称的,使得从每个发送通道到合路器输出端的信号的增益和/或延迟是相当类似的。

[0037] 合路器402还被耦合到移频器404以将组合信号提供给移频器404。例如,移频器404可以是开关键控(OOK)调制器或二进制相移键控(BPSK)调制器。OOK调制器的一个示例是通过交替地输出输入信号 $0.5/F_{\text{shift}}$ 的持续时间和零 $0.5/F_{\text{shift}}$ 的持续时间而在输入信号中实现频移 F_{shift} 的电路。BPSK调制器的一个示例是通过交替地输出具有极性性的输入信号 $0.5/F_{\text{shift}}$ 的持续时间并且输出具有相反极性的输入信号 $0.5/F_{\text{shift}}$ 的持续时间而在输入信号中实现频移 F_{shift} 的电路。移频器404被耦合到分路器320以将频移的组合信号提供到分路器320。

[0038] 每个发送通道204包括耦合到PA 306、316输出端的射频(RF)功率检测器407、417。每个功率检测器407、417测量从相应PA 306、316输出的信号的功率。功率检测器407、417被耦合到控制模块228以将功率测量提供给控制模块228。在一些实施例中,功率检测器407、417的每个可包含功率检测传感器和模数转换器,以将来自传感器的功率测量转换成数字功率测量。如本文中更详细地解释,当雷达SOC在测试模式下操作时,功率检测器407、417的输出(功率测量)可被控制模块228访问。

[0039] 现在参考图5,描述的示例FMCW雷达SOC是图3的示例与图4的示例的组合,并且由此,当SOC 102在测试模式下操作时,可执行本文中描述的任何方法。环回(LB)合路器502被添加。LB合路器502被耦合在移频器404与分路器240之间,以接收来自发送通道204的功率放大器链的组合信号。LB合路器502还被耦合在合路器318与分路器240之间以接收从合路器318输出的信号。

[0040] 图6-10是用于确定当SOC 102在测试模式下操作并被适当配置时的雷达SOC 102

的各种性能参数的方法的流程图。这些方法可在控制模块228的控制下执行。因此,控制模块228可根据需要配置(一个或更多个)环回路径和其他组件以执行期望的测量。进一步,在这些方法中,将由控制模块228确定的测试结果即性能参数值报告给安全处理器。

[0041] 通常,安全处理器接收性能参数值并且基于参数值执行一个或更多个动作。例如,安全处理器可将参数值与预定阈值进行比较,并且如果阈值被跨越则通知受影响的实体。在另一个示例中,参数值中的一个或更多个可引起从雷达接收的关于检测到的物体的存在、位置和速度的数据的修改。在下面的方法说明中,为了简化说明,安全处理器被假定为处理单元104。

[0042] 图6是用于确定雷达SOC 102的接收通道202之间的增益和相位失配的方法的流程图。可在图3的示例实施例和图5的示例实施例中执行该方法。可以以射频和中频的任何组合执行该方法。例如,对于77-81GHz雷达,射频(RF)可以是77、79或81GHz而用于性能监测的典型中频(IF)可以是15、10、5、2、1、0.5或0.1MHz。在以下说明中,使用RF=80GHz,以及IF=1MHz作为示例。

[0043] 如图6中所示,由控制模块228启用600从发送通道204中的一个到接收通道202的环回路径。在图3的示例SOC 102中,环回路径包括选择的发送通道的PPA和移位器、合路器318和分路器320。在图5的示例SOC 102中,环回路径还包括LB合路器502。进一步,通过PA、合路器402和移频器404的另一个环回路径未被启用。

[0044] 控制模块228进一步致使生成602从选择的发送通道通过环回路径的连续波(CW)测试信号(例如,80GHz+1MHz)。可通过将来自SYNTH 230的本地振荡器(L0)信号的频率设置为80GHz并且对功率放大器链中的移位器进行编程以将1MHz的频率添加到L0信号来生成CW测试信号。

[0045] 测试信号通过分路器320到接收通道202中的每个,并且控制模块228从接收通道中的每个收集604数字测试数据信号。在一些实施例中,控制模块228收集来自每个接收通道202中的ADC的输出端的信号。在其他实施例中,控制模块228收集来自DFE 222的输出端的信号。同时地且同步地执行来自接收通道202的数据收集,即,来自四个接收通道202的数据收集同时被启动。

[0046] 控制模块228对测试数据信号执行快速傅立叶变换(FFT),并且确定606同时地且同步地在四个接收通道202中的每个中接收的测试数据信号的振幅 A_i 和相位 θ_i ($i = 1 \dots 4$)。在接收通道中接收的测试信号的振幅 A_i 和相位 θ_i 可被确定如下。假定为了便于解释,以采样率 F_s (例如, $N_s = 1024$ 且 $F_s = 10.24\text{MHz}$)收集ADC数据的 N_s 个采样,并且执行 N_s 点FFT以产生被称为 $\text{FFTOut}[0, 1, 2, \dots, N_s - 1]$ 的 N_s FFT输出复采样。收集DFE输出的周期可被编程为 N_s/F_s ,并且啁啾持续时间可等于或稍微超过 N_s/F_s 。对应于频率IF的测试数据信号的FFT输出采样指数 indx 由 $\text{IF}/F_s * N_s$ 给出。 $\text{FFTOut}[\text{indx}]$ 的值是复数,由 $X + jY$ 表示。这个数的振幅由 $A = \sqrt{X^2 + Y^2}/N_s$ 给出,并且相位由 $\theta = \arctan(Y/X)$ 给出。控制模块228还从对应接收通道202的功率检测器307、309、311、313中的每个接收608功率数据 P_i 。

[0047] 控制模块228然后计算610以下性能参数:每个接收通道的增益、接收通道之间的增益失配和接收通道之间的相位失配。这些参数值被报告612给安全处理器104。接收通道 i 的增益可被计算为

[0048] $\text{Gain}_i = 20 \log A_i - P_i$ 。

[0049] 如果环回路被对称地设计为跨越接收通道,则可在不使用功率数据的情况下计算增益,即,

$$[0050] \quad \text{Gain}_i = 20 \log A_i。$$

[0051] 为了简化和易于解释,在上述增益计算方程的右侧没有显示一些常数附加项。这些常数项对于无线电设计人员是常识并且是已知的。例如,可存在更多的附加常数项用于匹配P和A的单位。例如,A的值指示接收通道中的ADC处的信号电平(“多少个LSB”),而P的值指示在接收通道LNA的输入端处检测到的功率值(“dBmilliWatt (分贝毫瓦特)”或“dBWatt (分贝瓦特)”)。为了匹配A和P的单位,可将诸如 $10 * \log \left(\frac{ADCFullScale^2}{2^{NumBits} * Resistance} \right)$ 的常数添加到

以上方程以达到这样的目的,其中ADCFullScale是ADC满量程电压(如1伏特),NumBits是每个ADC输出字中的位的数量,以及Resistance可以是例如典型的50欧姆电阻。可存在其他类似的设计常数,以针对无线电设计者所知的其他标准概念进行标准化。

[0052] 两个接收通道i和j之间的增益失配可被计算为

$$[0053] \quad \text{GainMismatch}_{i,j} = \text{Gain}_i - \text{Gain}_j。$$

[0054] 两个接收通道i和j之间的相位失配可被计算为

$$[0055] \quad \text{PhaseMismatch}_{i,j} = \theta_i - \theta_j。$$

[0056] 上述方法用于在各种射频和中频处发现增益、增益失配和相位失配。例如,该方法用于以RF=77GHz、79GHz、81GHz中的每个计算这些参数,所有IF被设置为例如1MHz。这有助于确定增益和相位是否在期望的射频范围内的多个接收通道之间很好地匹配。在另一个示例中,该方法用于以IF=1MHz、5MHz、10MHz中的每个计算这些参数,所有RF被设置为例如79GHz。这有助于确定增益和相位是否在期望的中频范围内的多个接收通道之间很好地匹配。

[0057] 图7是用于确定雷达SOC 102的接收通道202中噪声系数的方法的流程图。该方法可在图3的示例实施例和图5的示例实施例中执行。初始,如参考图6的方法描述的,确定700接收通道中的每个的增益。控制模块228然后禁用702从选择的发送通道的环回路,使得没有来自发送通道的信号可到达接收通道,由此确保只有噪声信号到达接收通道。

[0058] 控制模块228然后从接收通道中的每个收集704数字噪声数据几微秒,并且基于对应噪声数据计算706每个接收通道的噪声功率。在一些实施例中,控制模块228从每个接收通道202中的ADC的输出端收集噪声数据信号。在其他实施例中,控制模块228从DFE 222的输出端收集噪声数据信号。

[0059] 可通过对相应噪声数据执行FFT并对FFT输出的平方幅度进行求和来计算接收通道i的噪声功率。例如,接收通道i的噪声功率可被计算如下。假定为了便于解释,以采样率Fs(例如,Ns=1024和Fs=10.24MHz)收集ADC数据的Ns个采样,并且执行Ns点FFT以产生被称为FFTOut[0,1,2,...,Ns-1]的Ns FFT输出复采样。FFT输出采样指数范围从indxMin开始到indxMax,对应于用于雷达信号处理的感兴趣的IF带宽,由indexMin=0,indexMax=IFBandwidth/Fs*Ns给出。FFTOut[indxMin到indxMax]的值是复数,由X[indx]+jY[indx]表示,其中indx=indxMin到indxMax是相关的。噪声功率可被计算为:

$$[0060] \quad \text{NoisePower} = \sum_{\text{indx}=\text{indxMin}}^{\text{indxMax}} X[\text{indx}]^2 + Y[\text{indx}]^2。$$

[0061] IFBandwidth的典型值是5MHz或10MHz,并且取决于精确的雷达频率规划、扫描的最大目标距离、FMCW频率斜率等。应选择Fs的值高于IFBandwidth。

[0062] 控制模块228然后计算708每个接收通道的噪声功率的噪声功率谱密度(PSD)。接收通道i的噪声PSD可被计算为:

[0063] $\text{NoisePSD}_i = 10 * \log_{10} (\text{NoisePower}_i / \text{IFBandwidth})$

[0064] 其中IFBandwidth是中频(IF)的带宽。最后,控制模块228基于对应噪声PSD计算710每个接收通道的噪声系数(NF),并且将噪声系数报告712给安全处理器。接收通道i的噪声系数 NF_i 可被计算为:

[0065] $\text{NF}_i = \text{NoisePSD}_i - \text{Gain}_i$ 。

[0066] 在测试模式下,如在图6、图7和图9的方法中使用的移位器304和314对L0信号提供频移IF以生成测试信号作为至接收通道的具有来自L0 RF频率的IF的频率偏移的输入。没有这种频移,测试信号的频率将与接收通道中的混频器处的L0频率的相同,由此引起IFA输入处的测试信号基本上接近0Hz。用于雷达SOC的典型IFA电路和ADC接近0Hz具有差的性能(即高噪声)但是在更高频率下(例如,几MHz)具有好得多的性能,即更低的噪声。在典型IFA和ADC电路中,IFA和ADC中接近0Hz的噪声(其可被称为闪烁噪声)在更高频率下的影响可忽略不计。

[0067] 而且,雷达IFA电路通常包括高通滤波器(HPF)和低通滤波器或有效带通滤波器。IFA中的HPF衰减非常低的IF频率,如0Hz,以及小于500KHz。由此,如果测试信号具有这种低的频率,则ADC输入端和输出端包含振幅非常低的测试信号和在类似/接近于频率处非常高量的噪声,破坏测试信号。ADC输出端的测试信号的低振幅和测试信号的IF频率附近的高噪声功率可引起上述性能参数测量不切实际且测量精度低。使用移位器304、314来移位L0信号的频率确保通过IFA的测试信号具有显著高于0Hz的频率IF。因此,ADC输入端和输出端包含显著振幅的测试信号和类似/接近于频率的相对较低的噪声功率。

[0068] 在图10的方法中,移位器304和314还能够生成由不同非零IF频率的多个音组成的多音(multiple tone)测试信号。

[0069] 图8是用于确定雷达SOC 102的发送通道204之间的功率和相位失配的方法的流程图。可在图4的示例实施例和图5的示例实施例中执行该方法。可在任何合适的射频下执行该方法。例如,对于77-81GHz雷达,射频(RF)可以为77、79或81GHz。在下面的描述中使用 $\text{RF} = 80\text{GHz}$ 作为示例。

[0070] 如图8中所示,由控制模块228启用800从发送通道204中的一个到接收通道202的环回路径。在图4的示例SOC 102中,环回路径包括选择的发送通道的PPA、移位器和PA(即,功率放大器链)、合路器402、移频器404和分路器320。在图5的示例SOC 102中,环回路径还包括LB合路器502。进一步,通过合路器318的环回路径不被启用。在这两个实施例中,另一个发送通道不被启用。

[0071] 控制模块228进一步致使生成802从选择的发送通道通过环回路径的连续波(CW)测试信号(例如,80GHz)。可通过将来自SYNTH 230的本地振荡器(L0)信号的频率设置为80GHz并且对选择的发送通道的功率放大器链中的移位器进行编程以将0MHz的频率添加到L0信号来生成CW测试信号。控制模块228还配置803移频器404以将测试信号移位中频(IF),例如1MHz。

[0072] 频移测试信号通过分路器320至接收通道202,并且控制模块228从一个接收通道收集804数字测试数据信号。可为数据收集选择接收通道中的任何一个。在一些实施例中,控制模块228从接收通道中的ADC的输出端收集测试信号。在其他实施例中,控制模块228从DFE 222的输出端收集测试信号。同时地且同步地执行数据收集与移频器404的操作,即,数据收集被启动,同时,移频器404在测试信号中引起期望的频移,并且持续几微秒。

[0073] 控制模块228对测试数据信号执行快速傅立叶变换(FFT),并且确定806接收的测试数据信号的振幅 A_i 和相位 θ_i ($i=1\dots 2$)。上文中描述了振幅和相位的确定。在这个过程中, A_i 和 θ_i 是以给定的RF频率的发送通道i和选择的接收通道的组合的振幅和相位响应。控制模块228还从发送通道中的功率检测器接收808功率数据 P_i 。然后重复809数据收集过程800-808用于另一个发送通道。

[0074] 控制模块228然后计算810以下性能参数:发送通道之间的功率失配和发送通道之间的相位失配。向安全处理器104报告812这些参数值和每个发送通道的功率。两个发送通道i和j之间的相位失配可被计算为

[0075] $\text{PhaseMismatch}_{i,j} = \theta_i - \theta_j$ 。

[0076] 两个发送通道i和j之间的功率失配可被计算为

[0077] $\text{PowerMismatch}_{i,j} = P_i - P_j$ 。

[0078] 可替代地,两个发送通道i和j之间的功率失配可被计算为

[0079] $\text{PowerMismatch}_{i,j} = A_i - A_j$

[0080] 如果包括合路器的路径和通向选择的接收通道输入端的路径跨越发送通道匹配。在这种情况下,测量的ADC输出振幅只表示各种PA输出端处的发送器功率失配。与其他功率失配方程相比,该方程消除了来自功率检测器电路的功率测量中的任何误差。

[0081] 在图8的方法中在测试模式下使用的移频器404用于与上文中描述的移位器304、314的类似的目的。因此,在没有移频器404执行频移的情况下,接收通道输入端处的测试信号将接近0Hz,其将被IFA和ADC中的闪烁噪声破坏。进一步,测试信号将被接收通道的IFA的HPF衰减,并且对应于测试信号的ADC输入和输出的振幅将是低的。ADC输出端处的测试信号的低振幅和测试信号的IF频率附近的高噪声功率可引起发送通道增益和相位失配的测量不切实际且测量精度低。

[0082] 进一步,发送通道中的PA之后的移频器404用于额外的目的。为了测量发送通道增益和相位失配,图8的方法启用发送通道中的PA,其引起L0信号的外部发射。外部发射的L0信号由雷达周围的物体(如雷达系统的底盘或安装雷达系统的车辆)反射。其也从发送通道天线电磁耦合到接收通道天线。由于全部反射和耦合而接收到接收通道的整个信号可被称为外部信号。外部信号的频率与L0信号的RF频率相同。在没有移频器404执行频移的情况下,在接收通道LNA处接收的测试信号也具有与L0信号相同的频率。

[0083] 如果外部信号和测试信号具有相同的频率,则当处理ADC输出时无法区分两者。由此,来自测试信号的发送通道增益和相位失配等的测量将由于外部信号而被破坏,并且测量将是错误的。通过在测试信号传递到接收通道LNA之前在PA输出信号上施予频移,移频器404确保外部信号的频率和LNA输入端处的测试信号的频率,并且因此它们在ADC输出端处是不同的。通过执行FFT或等同的数字信号处理,给定ADC输出端处的两个信号的频率差异,上述方法可精确地估计来自测试信号的发送通道增益和相位失配,且没有估计被外部信号

破坏。外部信号将对应于FFT输入端处的0Hz信号,并因此对应于FFT指数0,而测试信号将对应于如上解释的频率IF和FFT指数。

[0084] 图9是用于确定雷达SOC 102的发送通道和接收通道的每个组合的雷达系统噪声系数的方法的流程图。可在图3的示例实施例和图5的示例实施例中执行该方法。在该方法中,代替使用环回路径来测量该参数,测试信号由发送通道发送,并且接收通道202接收测试信号,如从附近的静态物体(如安装雷达系统的车辆的底盘,或雷达系统的底盘)反射的。雷达系统噪声系数是破坏接收的反射的信号的平均噪声功率。噪声源是测量雷达系统噪声系数时使用的接收通道和发送通道两者。当接收通道噪声直接添加到期望的物体反射的输入信号时,发送通道噪声主要通过从发送天线到接收天线的电磁耦合以及通过来自附近静态物体的强反射来破坏输入信号。

[0085] 初始,如参考图6的方法描述的,确定900接收通道中的每个的增益。控制模块228然后禁用902来自选择的发送通道的环回路径,使得没有来自发送通道的信号能通过该路径到达接收通道。进一步,另一个发送通道不被启用。控制模块228进一步致使生成903由选择的发送通道发送的连续波(CW)测试信号(例如 $RF=80GHz$)。可通过将来自SYNTH 230的本地振荡器(L0)信号的频率设置为80GHz并且对选择的发送通道的功率放大器链中的移位器进行编程以将0MHz的频率添加到L0信号来生成CW测试信号。

[0086] 接收通道202接收从附近的静态物体反射的测试信号。控制模块228从接收通道中的每个收集904数字噪声数据几微秒,并且基于相应噪声数据计算906每个接收通道的噪声功率。在一些实施例中,控制模块228从每个接收通道202中的ADC的输出端收集噪声数据信号。在其他实施例中,控制模块228收集来自DFE 222的输出端的噪声数据信号。计算上文描述的接收通道i的噪声功率。

[0087] 控制模块228然后计算908每个接收通道的噪声功率的噪声功率谱密度(PSD)。计算的噪声功率包括由选择的发送通道和接收通道引入的噪声。接收通道i的噪声PSD可被计算为

$$[0088] \text{NoisePSD}_i = 10 * \log_{10} (\text{NoisePower}_i / \text{IFBandwidth})$$

[0089] 其中IFBandwidth是中频(IF)的带宽。控制模块228然后基于相应噪声PSD计算910每个接收通道的雷达系统噪声系数(RSNF)。接收通道i的雷达系统噪声系数RSNFi可被计算为

$$[0090] \text{RSNF}_i = \text{NoisePSD}_i - \text{Gain}_i。$$

[0091] 然后重复911雷达系统噪声系数计算902-910用于另一个发送通道。最后,控制模块228向安全处理器报告912计算出的每个接收通道/发送通道对的雷达系统噪声指数。

[0092] 在上述方法中,在ADC采样的收集期间使用的RF频率基本上是恒定的,即不像在正常的FMCW雷达操作中那样斜升。由此,与来自各种距离处的物体的反射相对应的接收信号全部具有基本上相同的频率,即与上面提到的“RF”相同。在典型的FMCW雷达中的正常操作期间,发送信号的频率斜率为非零的,并且与来自各种距离处的周围物体的反射对应的接收信号的频率等于RF加与物体距离成比例的频率。ADC输出的FFT中测量的功率除了雷达系统噪声之外包括反射的信号功率,这使得难以区分雷达系统噪声和反射的信号功率。在上面的方法中,使用具有零斜率的恒定RF引起来自各种距离处的物体的反射以相同的RF频率发生。此外,对应信号被接收通道中的高通滤波器高度衰减,并且测量的ADC的输出

功率与雷达系统噪声的功率紧密匹配。

[0093] 图10是用于确定雷达SOC 102的接收通道的非线性度量的方法的流程图。可在图3的示例实施例和图5的示例实施例中执行该方法。可以以任何合适的RF和IF1和IF2频率执行该方法。例如,对于77-81GHz雷达,RF可以是77、79或81GHz,并且IF1和IF2频率可以是IF1=2MHz,IF2=2.5MHz。在该方法的描述中,RF=80GHz,IF1=2MHz,IF2=2.5MHz用于示例目的。在一些实施例中,选择IF1和IF2频率值,使得 $m*IF1+n*IF2$,其中m是+/-1、+/-2、+/-3...中的一个或多个,并且n是+/-1、+/-2、+/-3...中的一个或多个,并且m和n不是IF1或IF2的整数倍。

[0094] 理想的接收通道在ADC输出端生成信号,这个信号仅仅是接收信号的缩放版本。因此,如果LNA输入信号是x,则ADC输出信号是 $k*x$,其中频率从RF向下移位到IF。这种理想的接收通道可被称为线性接收通道。非理想的(即非线性)接收通道在ADC输出端生成 $k*x+k_2*x^2+k_3*x^3+\dots$ 。FMCW雷达系统中的这种非线性的影响是,代替检测对应于 $k*x$ 项的实际物体反射,FMCW雷达信号处理器被骗(fool into)错误地将缺少的物体检测为存在于对应于 k_2*x^2 和 k_3*x^3 的距离处。进一步,在存在多次反射的情况下,线性接收通道在ADC输出端生成 $k*x_1+k*x_2$ 。但是,非线性接收通道生成附加项,如引起FMCW雷达信号处理器错误地将缺少的物体检测为存在于在对应距离处的 $k_{31}*x_1^3*x_2^2$ 。该方法确定非线性度量,安全处理器可将该非线性度量与阈值进行比较以检测接收通道中的破坏/故障。

[0095] 所呈现的方法处理计算单个接收通道的非线性度量。可以重复该方法以计算其他接收通道的非线性度量。替换地,在一些实施例中,基于双音测试信号的单个发送计算所有接收通道的非线性度量,即,从接收通道中的每个收集双音测试数据信号,并且针对每个接收通道计算非线性度量。

[0096] 如图10中显示的,控制模块228初始地配置1000从发送通道204到接收通道202的测试路径(环回路径)。在图3的示例SOC 102中,发送通道的环回路径包括发送通道的PPA和移位器、合路器318和分路器320。在图5的示例SOC 102中,环回路径还包括LB合路器502。进一步,控制模块228引起一个发送通道的移位器频移IF1频率,并且另一个发送通道的移位器频移IF2频率。

[0097] 控制模块228还致使生成1002通过从发送通道到接收通道202的启用的测试路径的80GHz的双音连续波(CW)测试信号。可通过将来自SYNTH 230的本地振荡器(L0)信号的频率设置为80GHz来生成双音CW测试信号。被编程以频移IF1频率的移位器将传播80GHz+IF1的信号,并且被编程以频移IF2的移位器将传播80GHz+IF2的信号,由此在选择的接收通道的LNA输入端提供双音测试信号。

[0098] 控制模块228然后收集来自接收通道中的一个的数字双音测试数据信号。在一些实施例中,控制模块228从接收通道中的ADC的输出端收集测试信号。在其他实施例中,控制模块228从DFE 222的输出端收集测试信号。

[0099] 控制模块228然后基于接收的双音测试数据信号计算1006接收通道的非线性度量。为了计算非线性度量,控制模块执行测试数据信号的FFT,并且计算在以下频率处的FFT输出中的两个音的幅度M1、M2、Mmn: IF1、IF2、 $m*IF1+n*IF2$,其中m是+/-1、+/-2、+/-3...中的一个或多个,并且n是一个或多个+/-1、+/-2、+/-3...。可如下执行该FFT。假定为了便于解释,以采样率Fs(例如, $N_s=1024$ 和 $F_s=10.24\text{MHz}$)收集ADC数据的 N_s 个采样,并且执

行 N_s 点FFT以产生被称为 $\text{FFTOut}[0,1,2,\dots,N_s-1]$ 的 N_s 个FFT输出复采样。对应于频率 $\{IF1, IF2, m*IF1+n*IF2\}$ 的FFT输出采样指数 $\{\text{indx1}, \text{indx2}, \text{indxm}\}$ 由 $\{IF1/F_s*N_s, IF2/F_s*N_s, (m*IF1+n*IF2)/F_s*N_s\}$ 给出。 $\text{FFTOut}[\text{indxi}]$ 的值是复数,由 $(X+jY)$ 表示。该数的幅度 M 由 $M = \sqrt{X^2+Y^2}/N_s$ 给出。由此,可找到对应于相应指数 indx1 、 indx2 、 indxm 的 $M1$ 、 $M2$ 和 M_{mn} 的值。

[0100] $M1$ 和 $M2$ 对应于以频率 $RF+IF1$ 和 $RF+IF2$ 提供给接收通道的两个音 $x1$ 和 $x2$,并且 M_{mn} 对应于由非线性接收通道产生的互调产物 $k_{mn} * x_1^m * x_2^n$ 。而且, $M1$ 和 $M2$ 的值是显著的。进一步,在理想的接收器中,因为理想的接收通道不会引起互调产物,所以 M_{mn} 的值接近于0。但是,在非线性的接收通道中, M_{mn} 的值可能不是0,并且可能比 $M1$ 和 $M2$ 低几个数量级。 M_{mn} 的值越低指示接收通道的性能越好。

[0101] 给定 $M1$ 、 $M2$ 和 M_{mn} ,控制模块228计算 $M1_{\text{dB}} = 20 * \log_{10}(M1)$ 、 $M2_{\text{dB}} = 20 * \log_{10}(M2)$ 和 $M_{mn_{\text{dB}}} = 20 * \log_{10}(M_{mn})$ 以将这些值转换为分贝。使用得到的转换值,控制模块228计算非线性度量(NM)的值,并将这些度量值报告1008给安全处理器。可被计算的两个非线性度量的示例如下:

[0102] $NM1 = M1_{\text{dB}} + 0.5 * M2_{\text{dB}} - 0.5 * M12_{\text{dB}}$

[0103] $NM2 = M1_{\text{dB}} + M2_{\text{dB}} - M11_{\text{dB}}$ 。

[0104] 其他非线性度量可类似地被计算为 $M1_{\text{dB}}$ 、 $M2_{\text{dB}}$ 、 $M_{mn_{\text{dB}}}$ 的加权和或者 $M1$ 、 $M2$ 、 M_{mn} 的乘积。如果 M_{mn} 的值显著低于 $M1$ 和 $M2$ 的值,则 NM_i 的低值指示接收通道中的互调产物为高,因为 NM_i 的值为高。

[0105] 从两个不同的发送通道生成两个音 $x1$ 和 $x2$ 允许由接收通道(其对组合信号 $k1*x1 + k2*x2$ 进行操作)产生的互调产物与由单独的发送通道(其中的每个仅对两个信号 $x1$ 和 $x2$ 中的一个进行操作)中的非线性引起的任何附加音分开。由单独的发送通道中的非线性引起的附加音引起诸如 $x1^2$ 、 $x1^3$ 、 $x1^4$ 、...的附加项并且相应地针对在输入到接收通道的信号中的 $x2$ 。该方法通过确保互调产物 A_{mn} 的频率与这些项的频率不一致来避免破坏这些项感兴趣的互调产物 A_{mn} 。

[0106] 为了简化解释,图10的方法假定两个发送通道和双音测试信号。该方法可扩展到使用两个以上的发送通道,其中,每个发送通道被编程以生成不同的频移,即 $IF1$ 、 $IF2$ 、 $IF3$ 、...。观察对应于多音的互调产物的FFT指数以计算非线性度量。选择用于 $IF1$ 、 $IF2$ 、 $IF3$ 、...以减轻发送通道中的非线性的值应该使得 $IF1$ 、 $IF2$ 、 $IF3$ 、...的倍数与互调产物的频率不一致,其将是 $m*IF1 + n*IF2 + p*IF3$,其中 m 、 n 、 p 是整数0、+/-1、+/-2、...

[0107] 在图10的方法的另一个实施例中,移位器304和314的输出端被配置以通过不同的路径到达接收通道的相应LNA。例如,移位器304的输出可被配置以通过合路器318和LB合路器502(其中,PA 306被禁用)到达接收通道的LNA,并且移位器314的输出可被配置以经由PA 316和对应天线被发送。后一信号通过来自外部物体(例如车辆或雷达底盘)的反射和/或从发送天线到接收天线的电磁耦合到达接收通道的LNA。进一步,对移位器314的IF频率进行编程,类似于对应于在正常FMCW雷达操作期间观测到的来自外部物体的附近的强反射和/或电磁耦合的频率偏移,例如10KHz,并且对移位器304的IF频率进行编程,对应于中等反射强度和中等距离的物体,例如几MHz。

[0108] 在这个实施例中,通过外部天线路径的音具有比通过片内(intra-chip)环回路径

可实现的高得多的振幅,并且可更好地模拟实际雷达操作期间的信号强度。进一步,在多个PA中的仅一个被启用的情况下,由发送电路和环回路径生成的任何不期望的互调产物的强度被降低,由此改善了由接收通道生成的互调产物的检测和估计。

[0109] 在图10的方法的另一个实施例中,移位器304和314的输出可被配置可被配置以经由相应PA和天线被发送。发送的信号通过来自外部物体(例如车辆或雷达底盘)的反射和/或从发送天线到接收天线的电磁耦合到达接收通道的LNA。进一步,对移位器314的IF频率进行编程,类似于对应于在正常FMCW雷达操作期间观测到的来自外部物体的附近的强反射和/或电磁耦合的频率偏移,例如10KHz,并且对移位器304的IF频率进行编程,对应于中等反射强度和中等距离的物体,例如几MHz。而且,PA 306的输出功率保持为高,使得由LNA接收的反射信号的幅度类似于在正常FMCW雷达操作期间观测到的来自外部物体的附近的强反射和/或电磁耦合的幅度,并且PA 316的输出功率保持为高,使得到达LNA的反射信号的幅度类似于中等反射强度和中等距离的物体的幅度。

[0110] 虽然已经关于有限数量的实施例描述了本公开,但是可在本公开的范围内设计其他实施例。

[0111] 例如,本文中已经描述了多个实施例,其中处理信号以确定参数值在雷达SOC上的控制模块中被执行。在一些实施例中,例如由处理单元或由外部MCU在SOC外部执行信号处理中的一些或全部。

[0112] 在另一个示例中,本文中已经描述了多个实施例,其中安全处理器在雷达SOC外部。在一些实施例中,安全处理器是雷达SOC的一部分,例如是SOC上的控制处理器或另外的处理器。

[0113] 在另一个示例中,本文中已经描述了多个实施例,其中由SYNTH输出的LO信号被提供给发送通道中的PPA和接收通道中的混频器。一些实施例使用LO配电网。通常,LO配电网是将LO信号传送到接收通道的混频器和发送通道的移位器的单元树。例如,单元可以是导线或放大器,如PPA或倍频器或分频器。

[0114] 在另一个示例中,使用时钟乘法器。在一些实施例中,不需要乘法器,因为SYNTH以LO频率而不是较低频率操作。

[0115] 在另一个示例中,本文中已经描述了多个实施例,其中发送信号生成电路系统被假定为包括射频合成器。在一些实施例中,该电路系统包括开环振荡器(射频振荡器)加数模转换器(DAC)或其他合适的发送信号生成电路系统。

[0116] 在另一个示例中,本文中已经描述了多个方法实施例,其中计算噪声功率谱密度(PSD)。在一些实施例中,用于计算噪声PSD的上面提到的方程的替代被用于计算噪声PSD。可使用对应于频带的FFT输出并且使用该频带的上限频率和下限频率的差作为上面提到的方程中的“IFBandwidth”来计算任何频带中的噪声PSD。当预期噪声PSD在不同的频带中不同时,这是有用的。

[0117] 在另一个示例中,本文中已经描述了多个方法实施例,其中接收通道i的噪声系数 NF_i 关于接收通道的增益被计算。在一些实施例中,不考虑接收通道中的增益确定噪声系数,即,

[0118] $NF_i = \text{NoisePSD}_i$ 。

[0119] 在另一个示例中,本文中已经描述了多个方法实施例,其中接收通道i的雷达系统

噪声系数 $RSNF_i$ 关于接收通道的增益被计算。在一些实施例中,不考虑接收通道中的增益确定雷达系统噪声系数,即,

[0120] $RSNF_i = NoisePSD_i$ 。

[0121] 在另一个示例中,参考示例FMCW雷达SOC在本文中已经描述了多个实施例。一些实施例用于其他类型的雷达,例如恒定频率、步进频率和三角频率雷达。

[0122] 在另一个示例中,雷达SOC周期性地并且自动地在测试模式下操作以监测性能参数中的一个或更多个。在那些实施例中的一些中,雷达SOC可在正常模式下操作固定的时间段以发送和接收啁啾的帧。在帧之间的时间段期间,雷达SOC自动地在测试模式下操作以监测性能参数中的一个或更多个。例如,正常模式下的操作可发生100微秒,以及测试模式下的操作可发生80微秒,且每500微秒重复一次。在另一个示例中,持续时间可分别是5毫秒,3毫秒和40毫秒。

[0123] 在另一个示例中,本文中已经描述了假定存在多于一个发送通道的实施例。一些实施例具有单个发送通道或仅使用一个发送通道。在这种实施例中,合路器可以存在或可以不存在。如果合路器耦合到单个发送通道,则合路器的输出信号是合路器的输入信号。在这种实施例中,可计算一个或更多个性能参数,如接收通道增益、接收通道相位、接收通道间增益和相位失配、接收通道噪声系数和雷达系统噪声系数。

[0124] 在另一个示例中,本文中已经描述了假定存在多于一个接收通道的实施例。一些实施例具有单个接收通道或仅使用一个接收通道。在这种实施例中,分路器可以存在或可以不存在。如果分路器存在,则分路器输出端仅耦合到单个接收通道。在这种实施例中,可计算一个或更多个性能参数,如发送通道增益、发送通道相位,发送通道间增益和相位失配、接收通道噪声系数和雷达系统噪声系数。

[0125] 在另一个示例中,本文中已经描述了多个实施例,其中所有接收通道耦合到分路器并且所有发送通道耦合到至少一个合路器。在一些实施例中,接收通道的子集耦合到分路器和/或发送通道的子集耦合到至少一个合路器。在这种实施例中,可执行描述的方法中的以确定性能参数的一个或更多个。

[0126] 虽然可以以本文中的顺序方式呈现和描述方法步骤,但是可以同时执行、可以组合执行和/或可以以不同于附图中显示和/或本文中描述的顺序执行显示在附图中和本文中描述的步骤中的一个或更多个。因此,实施例不限于附图中显示的和/或本文中描述的步骤的特定顺序。

[0127] 在不偏离描述的功能的情况下,雷达系统中的组件可通过不同的名称被引用和/或可以以本文中未示出的方式组合。术语“耦合”及其派生词意在表示间接、直接,光学和/或无线电连接。例如,如果第一设备耦合到第二设备,则该连接可以通过直接电连接、通过经由其他设备和连接件的间接电连接、通过光学电连接和/或通过无线电连接。

[0128] 在描述的实施例中,修改是可能的,并且在权利要求的范围内,其他实施例是可能的。



图1

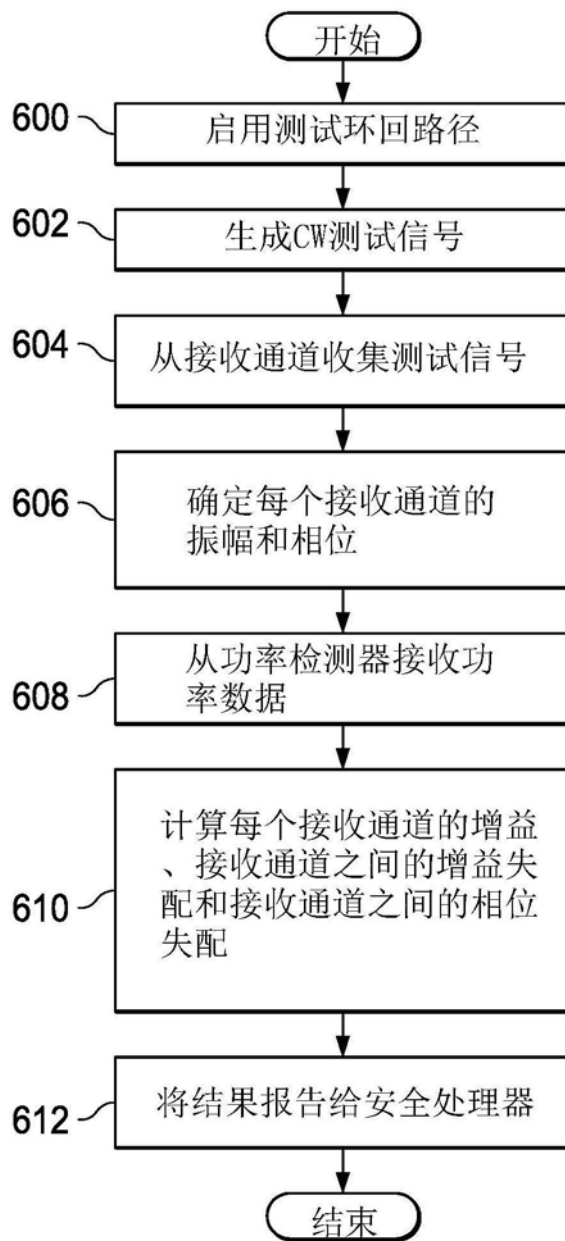


图6

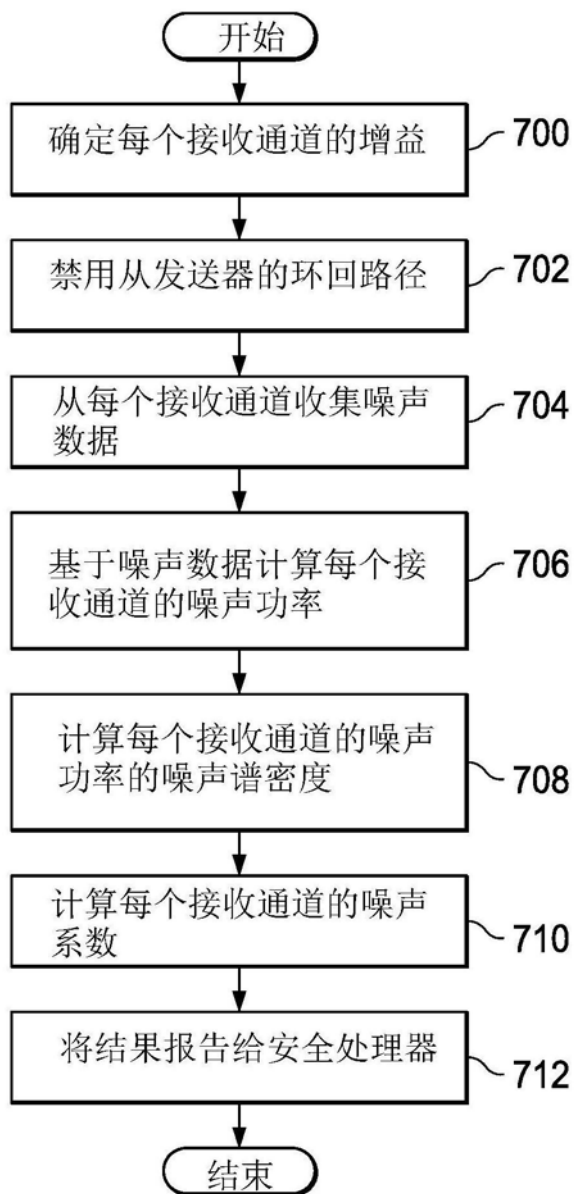


图7

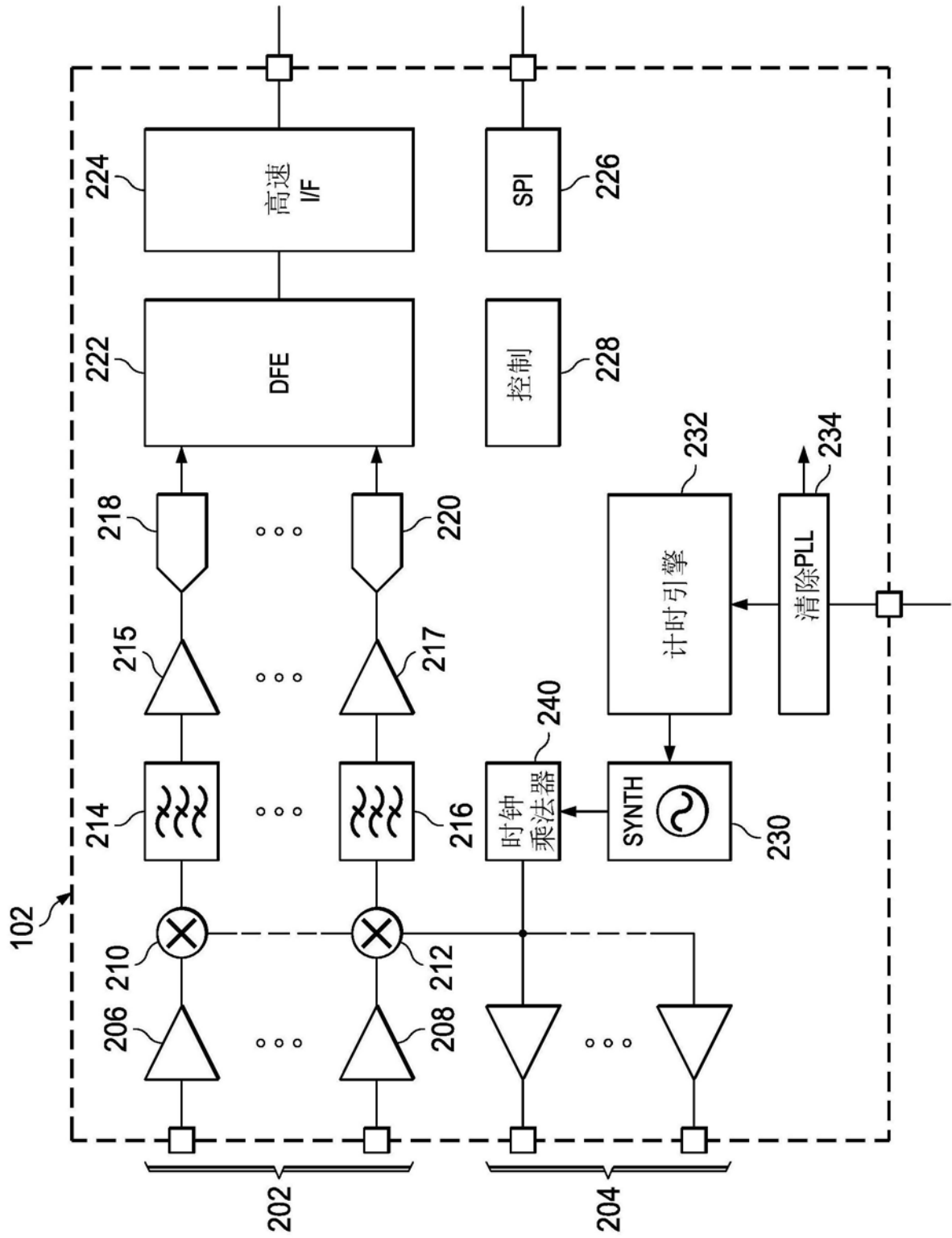


图2

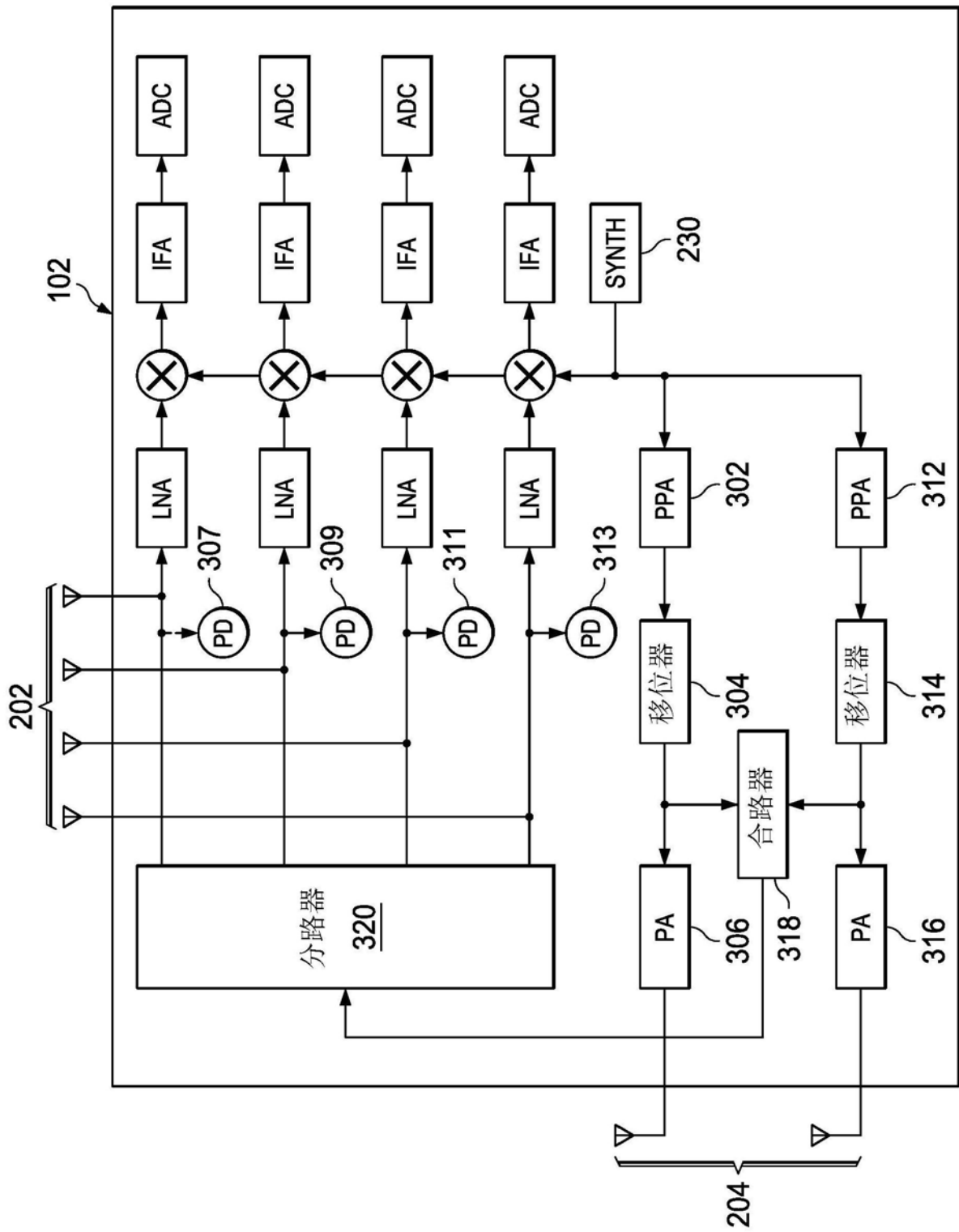


图3

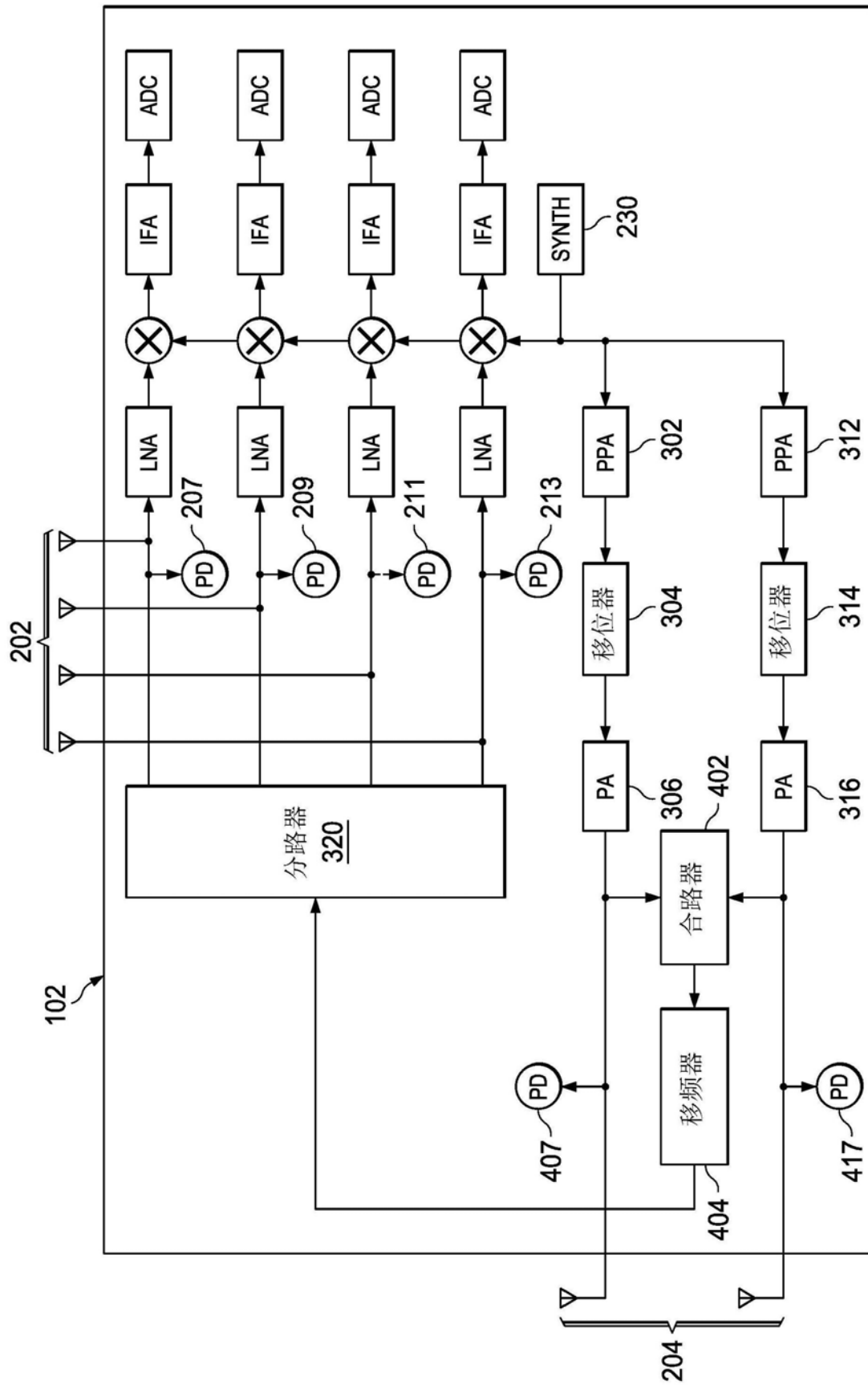


图4

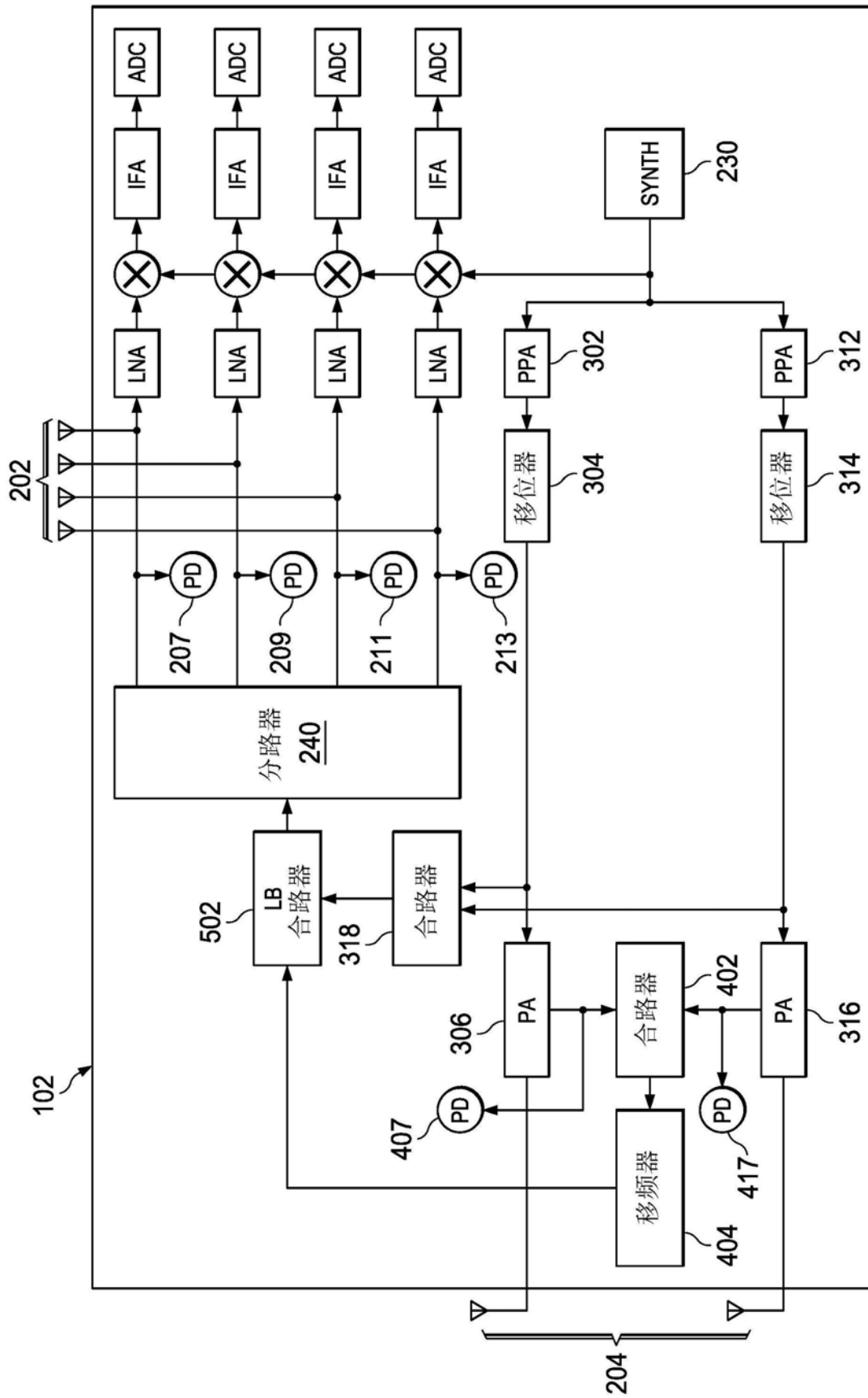


图5

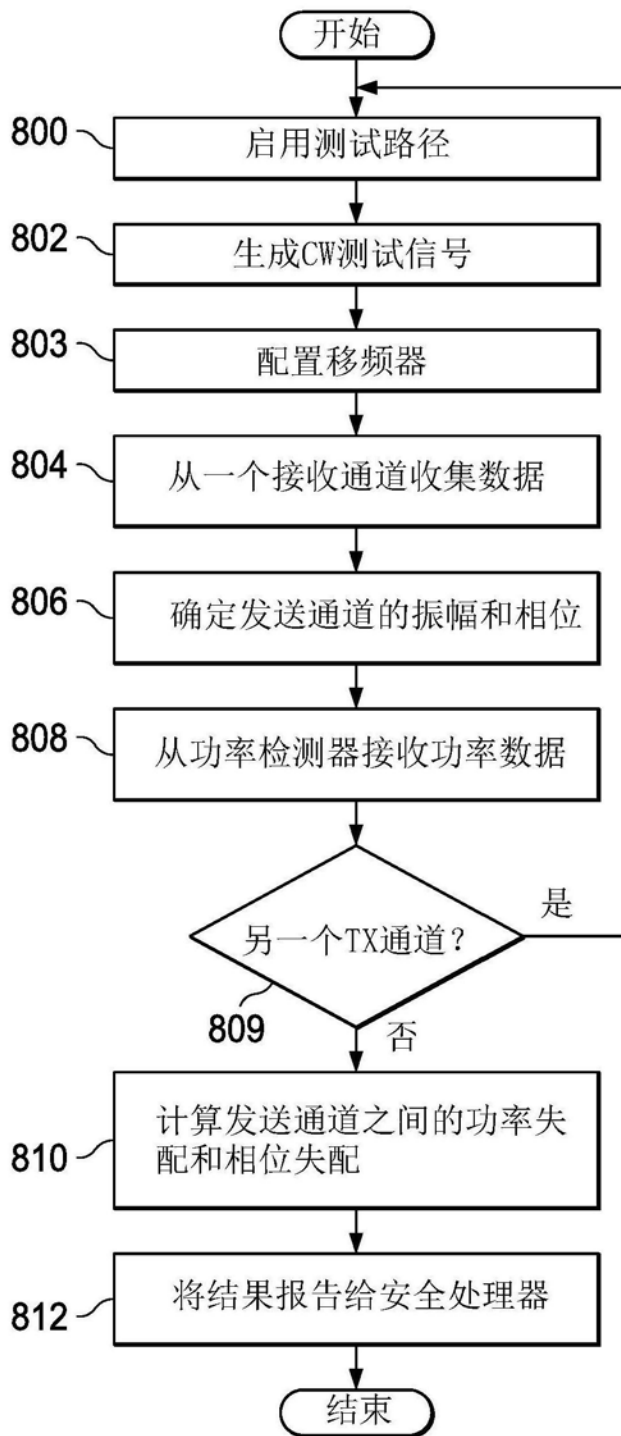


图8

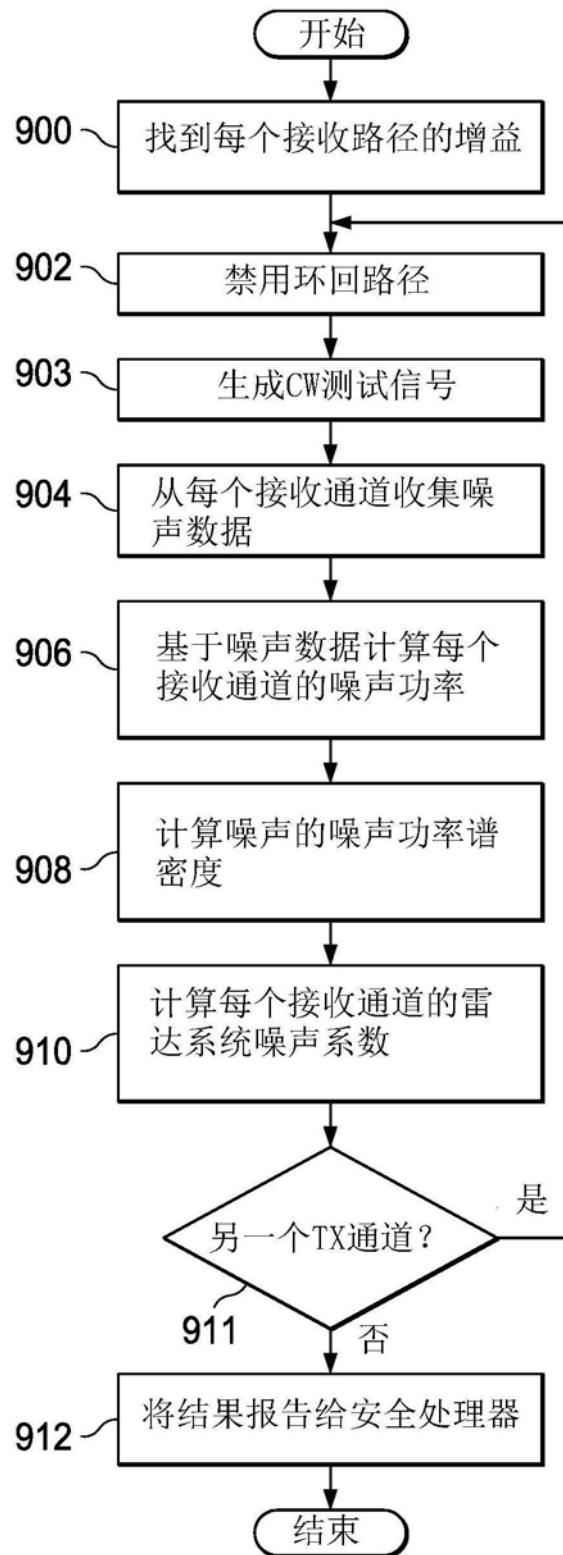


图9

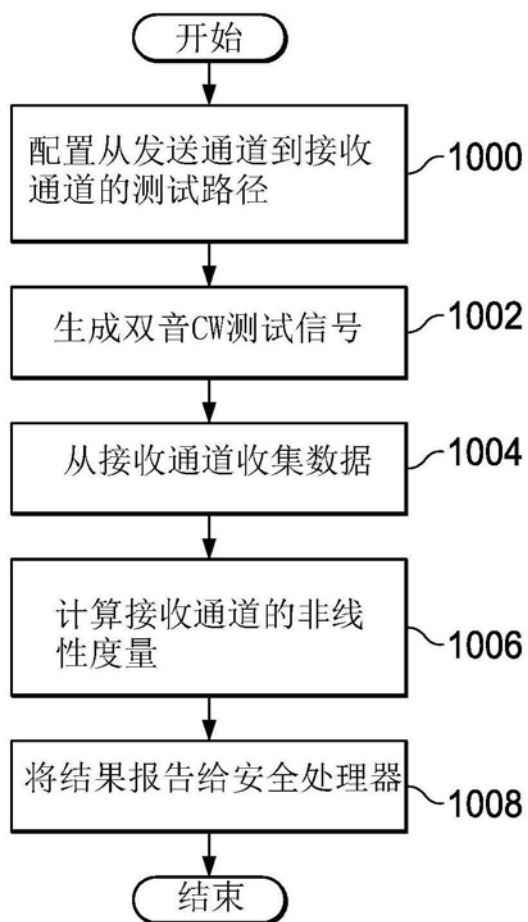


图10