



(12) 实用新型专利

(10) 授权公告号 CN 211817566 U

(45) 授权公告日 2020.10.30

(21) 申请号 202020422086.8

(22) 申请日 2020.03.28

(73) 专利权人 马赛

地址 153000 黑龙江省伊春市伊春区旭日
街道伊春林业勘察设计院

(72) 发明人 马赛 李猛 苏焘

(74) 专利代理机构 北京劲创知识产权代理事务
所(普通合伙) 11589

代理人 张铁兰

(51) Int.Cl.

E04F 13/072 (2006.01)

B44C 5/04 (2006.01)

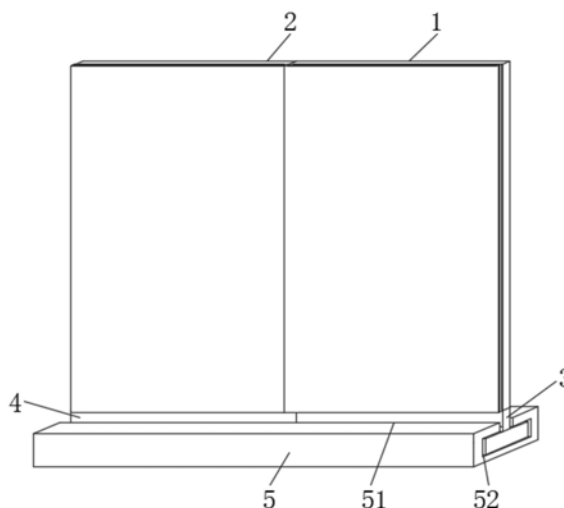
权利要求书1页 说明书3页 附图4页

(54) 实用新型名称

一种建筑学设计用组合墙板

(57) 摘要

本实用新型公开了一种建筑学设计用组合墙板,包括第一板体与第二板体,所述第一板体设置在第二板体的一侧,所述第一板体与第二板体的前端外表面均设置有木蜡油涂层,且木蜡油涂层的前端外表面设置有静电膜,所述静电膜的前端外表面设置有装饰设计图纸,所述静电膜与装饰设计图纸之间设置有胶层。本实用新型的有益效果是:设置的组合墙板由第一板体与第二板体组成,第一板体与第二板体的前端均设置了木蜡油涂层、附静电膜与胶层可以更换粘贴带有不同设计图的装饰设计图纸,从而设置的第一板体与第二板体便于学生在练习设计墙板装饰图时使用,同时第一板体与第二板体可以循环使用,能够减小学习成本。



1. 一种建筑学设计用组合墙板,其特征在于,包括第一板体(1)与第二板体(2),所述第一板体(1)设置在第二板体(2)的一侧;

所述第一板体(1)与第二板体(2)的前端外表面均设置有木蜡油涂层(6),且木蜡油涂层(6)的前端外表面设置有静电膜(7),所述静电膜(7)的前端外表面设置有装饰设计图纸(9);

所述静电膜(7)与装饰设计图纸(9)之间设置有胶层(8)。

2. 根据权利要求1所述的一种建筑学设计用组合墙板,其特征在于,所述第一板体(1)与第二板体(2)的下端设置有连接座(5),所述连接座(5)的内部开设有连接槽(51),所述第一板体(1)的下端外表面设置有第一连接块(3),所述第二板体(2)的下端外表面设置有第二连接块(4)。

3. 根据权利要求2所述的一种建筑学设计用组合墙板,其特征在于,所述第一连接块(3)与第二连接块(4)均插接在连接槽(51)中。

4. 根据权利要求2所述的一种建筑学设计用组合墙板,其特征在于,所述连接槽(51)的两侧外表面均开设有槽口(52)。

5. 根据权利要求2所述的一种建筑学设计用组合墙板,其特征在于,所述连接槽(51)、第一连接块(3)与第二连接块(4)均呈倒T形设置。

一种建筑学设计用组合墙板

技术领域

[0001] 本实用新型涉及一种组合墙板,具体为一种建筑学设计用组合墙板,属于设计用具应用技术领域。

背景技术

[0002] 建筑学设计包括对房屋外形设计,室内设计、色彩与装饰图案设计,其中装饰图案设计包括电视机背景墙图案与室内墙面图案的设计,学生在学习设计时需要学会根据室内的装修风格设计出适用于装饰该室内墙面的图案,学生在设计出装饰图后需要将设计图绘画或者印刻在墙板上,之后将若干个墙板组合起来即可观看所设计的装饰图案的整体效果,由于学生在进行设计练习时需要学会设计各种不同的图案,如果每设计一种装修图案需要使用一组组合墙板则会对墙板造成浪费,同时也加大了学习成本,所以为了解决这一问题设置了一种建筑学设计用组合墙板。

实用新型内容

[0003] 本实用新型的目的可以通过以下技术方案实现:一种建筑学设计用组合墙板,包括第一板体与第二板体,所述第一板体设置在第二板体的一侧,所述第一板体与第二板体的前端外表面均设置有木蜡油涂层,且木蜡油涂层的前端外表面设置有静电膜,所述静电膜的前端外表面设置有装饰设计图纸,所述静电膜与装饰设计图纸之间设置有胶层。

[0004] 优选的,所述第一板体与第二板体的下端设置有连接座,所述连接座的内部开设有连接槽,所述第一板体的下端外表面设置有第一连接块,所述第二板体的下端外表面设置有第二连接块。

[0005] 优选的,所述第一连接块与第二连接块均插接在连接槽中。

[0006] 优选的,所述连接槽的两侧外表面均开设有槽口。

[0007] 优选的,所述连接槽、第一连接块与第二连接块均呈倒T形设置。

[0008] 与现有技术相比,本实用新型的有益效果是:设置的组合墙板由第一板体与第二板体组成,第一板体与第二板体的前端均设置了木蜡油涂层可以粘附静电膜,同时在静电膜外表面可通过胶层粘贴带有设计图的装饰设计图纸来装饰第一板体与第二板体,使得第一板体与第二板体组合起来形成墙板用于装饰室内墙面,其中装饰设计图纸通过胶层粘贴在静电膜上,而静电膜可以直接从第一板体与第二板体上撕下来,设置的此结构能够在第一板体与第二板体上粘贴带有不同设计图的装饰设计图纸,便于建筑学的学生在第一板体与第二板体上粘贴自己设计的不同的装饰设计图纸对第一板体与第二板体进行装饰,从而设置的第一板体与第二板体便于学生在练习设计墙板装饰图时使用,同时第一板体与第二板体可以循环使用,能够减小学习成本。

附图说明

[0009] 为了便于本领域技术人员理解,下面结合附图对本实用新型作进一步的说明。

- [0010] 图1为本实用新型的整体结构示意图。
- [0011] 图2为本实用新型的第一板体的整体结构示意图。
- [0012] 图3为本实用新型的图2中A处的放大视图。
- [0013] 图4为本实用新型的第一板体、第二板体与连接座的分体示意图。
- [0014] 图中:1、第一板体;2、第二板体;3、第一连接块;4、第二连接块;5、连接座;51、连接槽;52、槽口;6、木蜡油涂层;7、静电膜;8、胶层;9、装饰设计图纸。

具体实施方式

[0015] 下面将结合实施例对本实用新型的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本实用新型一部分实施例,而不是全部的实施例。基于本实用新型中的实施例,本领域普通技术人员在没有作出创造性劳动前提下所获得的所有其它实施例,都属于本实用新型保护的范围。

[0016] 请参阅图1-4所示,一种建筑学设计用组合墙板,包括第一板体1与第二板体2,第一板体1设置在第二板体2的一侧,第一板体1与第二板体2的前端外表面均设置有木蜡油涂层6,木蜡油涂层6是由木蜡油涂抹在第一板体1与第二板体2上形成的,木蜡油涂层6能够使得第一板体1与第二板体2外表面光滑从而能够粘附住静电膜7,且木蜡油涂层6的前端外表面设置有静电膜7,静电膜7的前端外表面设置有装饰设计图纸9,第一板体1与第二板体2的前端外表面均设置有木蜡油涂层6、静电膜7与装饰设计图纸9,静电膜7与装饰设计图纸9之间设置有胶层8,胶层8由固态胶涂抹而成,装饰设计图纸9通过胶层8与静电膜7连接。

[0017] 作为本实用新型的一种技术优化方案,第一板体1与第二板体2的下端设置有连接座5,连接座5的内部开设有连接槽51,第一板体1的下端外表面设置有第一连接块3,第二板体2的下端外表面设置有第二连接块4。

[0018] 作为本实用新型的一种技术优化方案,第一连接块3与第二连接块4均插接在连接槽51中,第一板体1通过第一连接块3与连接槽51和连接座5活动连接,第二板体2通过第二连接块4与连接槽51和连接座5活动连接,从而连接座5将第一板体1与第二板体2连接在一起,使其形成一个组合墙板,由于设置的第一板体1与第二板体2供学生在学习设计时使用,所以在使用时只需要将第一板体1与第二板体2连接放置在一起观看第一板体1与第二板体2上的装饰设计图的效果即可,不需要真的将连两者安装在墙面上。

[0019] 作为本实用新型的一种技术优化方案,连接槽51的两侧外表面均开设有槽口52,从而槽口52可以将第一连接块3与第二连接块4插接到连接槽51中。

[0020] 作为本实用新型的一种技术优化方案,连接槽51、第一连接块3与第二连接块4均呈倒T形设置。

[0021] 本实用新型在使用时,先将设计的装饰图案打印在与第一板体1和第二板体2组合后尺寸大小相同的纸张上形成装饰设计图纸9,再根据第一板体1和第二板体2的尺寸将装饰设计图纸9剪切开,剪开后,一半的装饰设计图纸9与第一板体1的尺寸大小相同,另一半的装饰设计图纸9与第二板体2的尺寸大小相同,将一半的装饰设计图纸9粘贴在第一板体1上,粘贴时先在第一板体1的木蜡油涂层6上贴上附静电膜7,其次在附静电膜7涂抹固体胶在附静电膜7上形成胶层8,之后将一半的装饰设计图纸9粘贴在附静电膜7上即可,再以同样的方式将另一半的装饰设计图纸9粘贴在第二板体2上,之后将第一板体1下端的第一连

接块3通过连接槽51的槽口52插入到连接槽51中使得第一板体1与连接座5连接,再将第二板体2下端的第二连接块4通过连接槽51的槽口52插接到连接槽51中即可使得第一板体1与第二板体2组合,第一板体1与第二板体2组合后可以观看装饰设计图纸9在墙板上的设计效果,学员需要在第一板体1与第二板体2上粘贴其他的设计图纸时,将静电膜7连同装饰设计图纸9一起从第一板体1与第二板体2上撕下,再以相同的方式将其他的装饰设计图纸9粘贴在第一板体1与第二板体2上即可。

[0022] 以上公开的本实用新型优选实施例只是用于帮助阐述本实用新型。优选实施例并没有详尽叙述所有的细节,也不限制该实用新型仅为的具体实施方式。显然,根据本说明书的内容,可作很多的修改和变化。本说明书选取并具体描述这些实施例,是为了更好地解释本实用新型的原理和实际应用,从而使所属技术领域技术人员能很好地理解和利用本实用新型。本实用新型仅受权利要求书及其全部范围和等效物的限制。

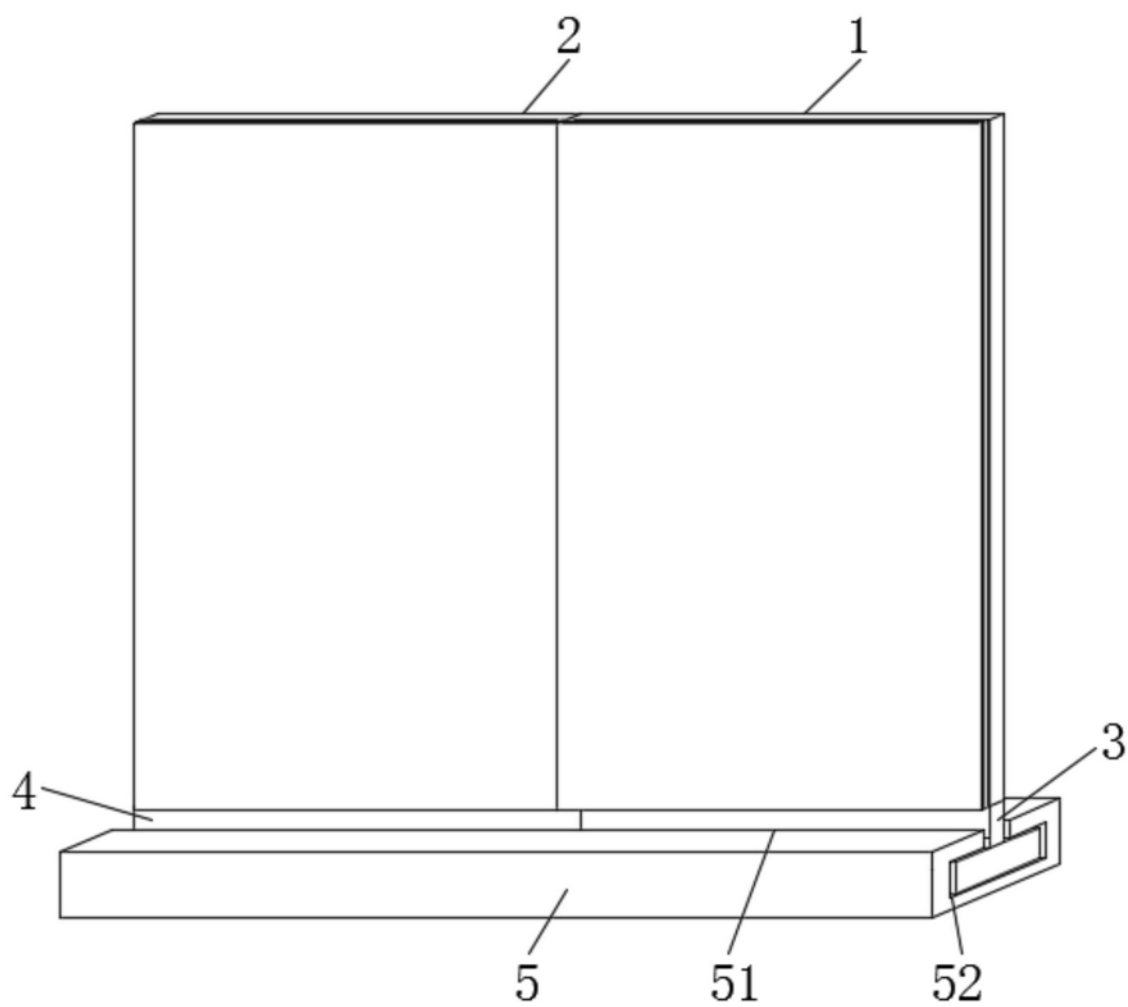


图1

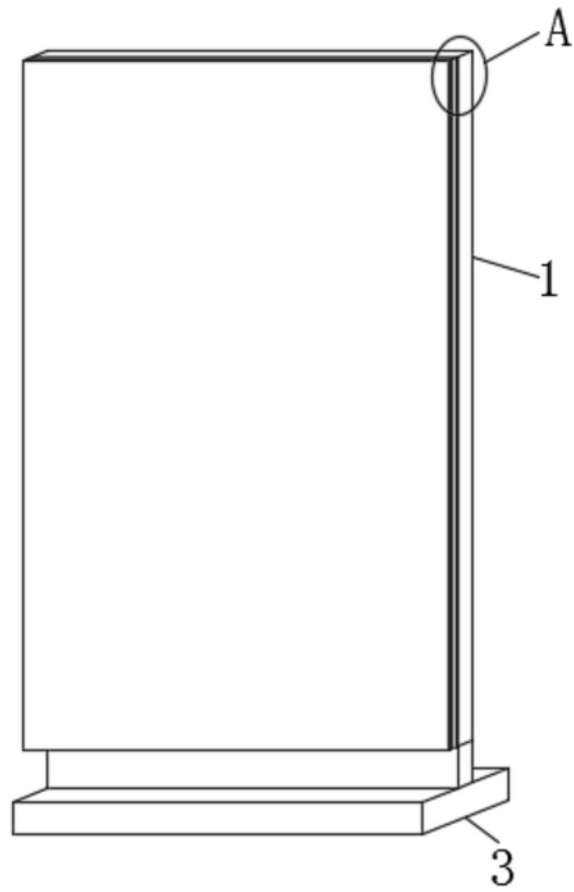


图2

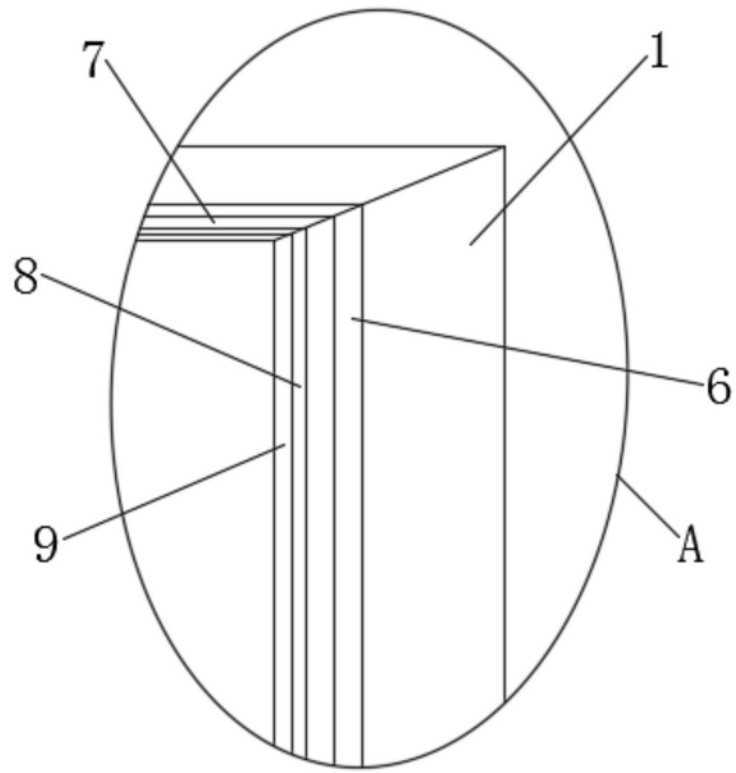


图3

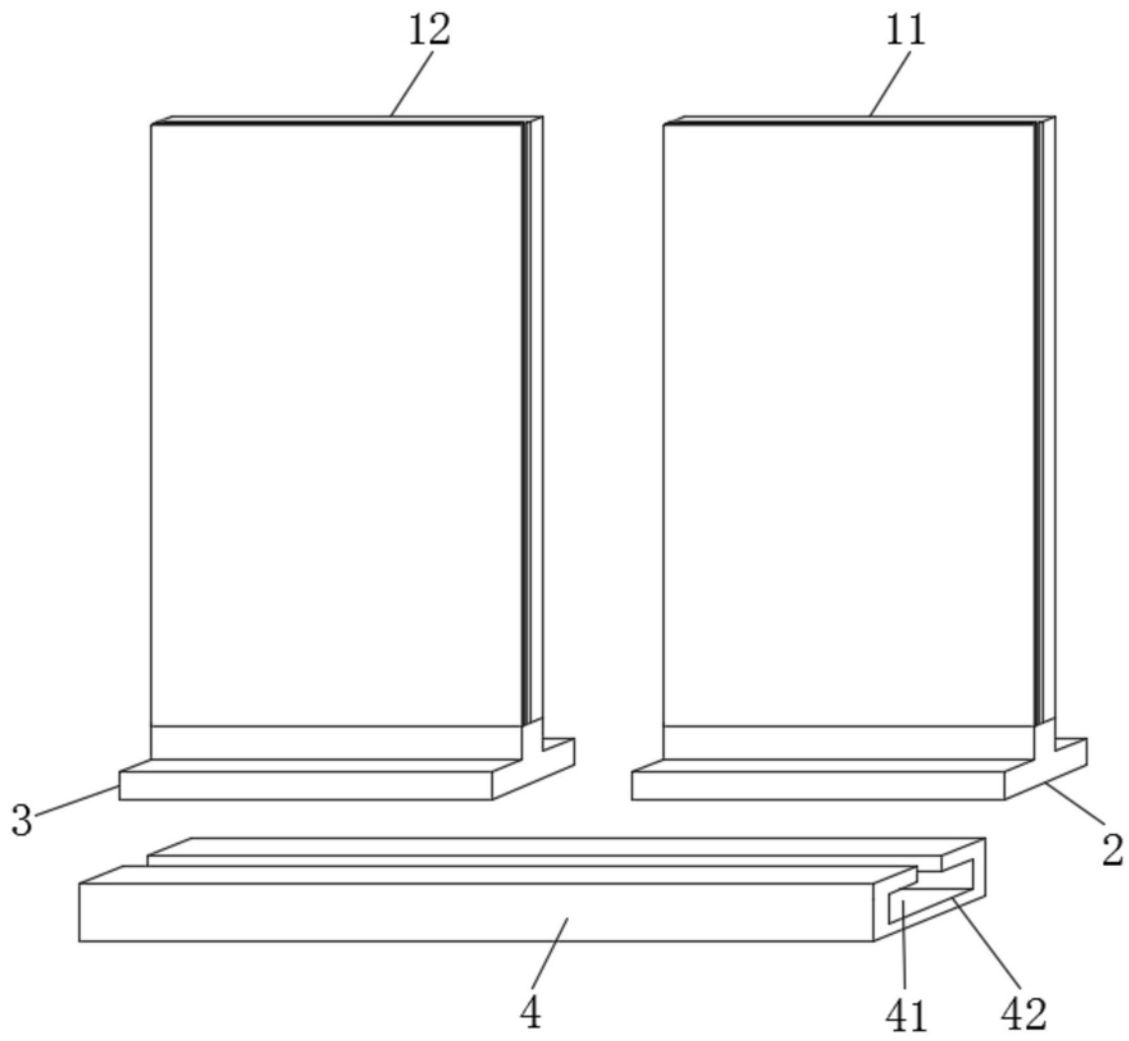


图4