

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4913302号

(P4913302)

(45) 発行日 平成24年4月11日(2012.4.11)

(24) 登録日 平成24年1月27日(2012.1.27)

(51) Int.Cl. F I  
**G06F 11/36 (2006.01)** G06F 9/06 62 OM  
**G06F 9/44 (2006.01)** G06F 9/44 53 OP  
**G06F 11/28 (2006.01)** G06F 11/28 A

請求項の数 18 (全 25 頁)

(21) 出願番号	特願2001-542302 (P2001-542302)	(73) 特許権者	597004720
(86) (22) 出願日	平成12年11月10日 (2000.11.10)		オラクル・アメリカ・インコーポレイテッド
(65) 公表番号	特表2003-515857 (P2003-515857A)		アメリカ合衆国、94065 カリフォルニア州、レッドウッド・ショアーズ、オラクル・パークウェイ、500
(43) 公表日	平成15年5月7日 (2003.5.7)	(74) 代理人	110001195
(86) 国際出願番号	PCT/US2000/042092		特許業務法人深見特許事務所
(87) 国際公開番号	W02001/040900	(72) 発明者	チェン ジクン
(87) 国際公開日	平成13年6月7日 (2001.6.7)		アメリカ合衆国 カリフォルニア州 94
審査請求日	平成19年10月2日 (2007.10.2)		303-4900 パロ アルト エムエス パル 01-521 サン アントニオ ロード 901
(31) 優先権主張番号	09/439,645	審査官	林 毅
(32) 優先日	平成11年11月12日 (1999.11.12)		最終頁に続く
(33) 優先権主張国	米国 (US)		
前置審査			

(54) 【発明の名称】 言語サブセットの妥当性検査

(57) 【特許請求の範囲】

【請求項 1】

言語サブセットの妥当性検査方法であって、

プロセッサ上でメモリに記憶された命令を実行する段階を備え、上記実行する段階は、  
 言語サブセットの妥当性検査を含み、

上記妥当性検査は、上記プロセッサ上で命令を実行することによって、複数のオブジェクト指向プログラムモジュールを含むコンピュータ実行可能プログラムのスタティックな検査を行う段階を含み、

上記複数のオブジェクト指向プログラムモジュールは、クラスファイルを含み、

上記クラスファイルは、バイトコードを有するメソッド、及び、フィールドを含み、

上記バイトコードは、第1コンピュータ言語として定義され、

上記第1コンピュータ言語は、第2コンピュータ言語のハードウェア依存性サブセットであり、上記妥当性検査方法は、更に、

上記プロセッサ上で上記命令を実行することによって、複数のオブジェクト指向プログラムモジュールを含む上記コンピュータ実行可能プログラムのカードベースの妥当性検査を実行する段階を備え、

上記第1コンピュータ言語は、第1実行環境において実行されるものであり、

上記第2コンピュータ言語は、第2実行環境において実行されるものであり、上記第2実行環境は、上記第1実行環境とは異なるものであり、

上記スタティックな検査を行う前記段階は、

10

20

上記クラスファイルの1つを受け取り、  
上記クラスファイルの上記1つの中のフィールドを読み出し、  
上記フィールドのフィールド宣言が上記第1コンピュータ言語によってサポートされていないとき、上記フィールドに対してエラー状態である旨を表示し、  
上記第1コンピュータ言語の上記第1実行環境によってサポートされていない上記フィールド宣言において使用される各任意の特徴に対してエラー状態である旨を表示し、  
上記クラスファイルの上記1つにおいてメソッドを受け取り、  
上記メソッドのメソッド宣言が上記第1コンピュータ言語によってサポートされていない任意の特徴を含むとき、上記メソッドに対してエラー状態である旨を表示し、そして、

10

上記メソッド宣言が、上記第1コンピュータ言語の上記第1実行環境にサポートされていない任意の特徴を含まないとき、上記メソッドのメソッド宣言以降に記述されたバイトコードを検査するという段階を含み、  
上記カードベースの妥当性検査を実行する上記段階は、更に、  
全ての上記プログラムモジュールに対するコード及びデータの使用量を加算することによりメモリ使用量を決定する段階、及び  
上記メモリ使用量が最大メモリ使用量を越えたときにエラー状態である旨を表示する段階を含む、方法。

【請求項2】

上記バイトコードを検査する上記段階は、更に、  
上記バイトコードを読み取り、  
上記バイトコードが、上記第1コンピュータ言語によりサポートされていないデータ形式を使用するときにエラー状態である旨を表示し、  
上記バイトコードが、上記第1コンピュータ言語によりサポートされていないデータ形式の値に基づいて動作するときにエラー状態である旨を表示し、  
上記第1実行環境が上記第1コンピュータ言語の任意の特徴をサポートせずそして上記命令が上記任意の特徴を使用するときにエラー状態である旨を表示し、そして  
上記第1実行環境が上記第1コンピュータ言語の任意の特徴をサポートせずそして上記命令が上記任意の特徴の少なくとも1つの値に基づいて動作するときにエラー状態である旨を表示するという段階を含む、請求項1に記載の方法。

20

30

【請求項3】

上記妥当性検査方法は、更に、上記プロセッサ上で上記命令を実行することによって、複数のオブジェクト指向プログラムモジュールを含む上記コンピュータ実行可能プログラムのメソッドベースの妥当性検査を実行する段階を備え、上記メソッドベースの妥当性検査を実行する上記段階は、更に、

上記クラスファイルの1つを受け取り、  
上記クラスファイルの上記1つの内のメソッドに対するデータ流を発生し、そして  
上記データ流を使用してローカル変数の形式を決定するとともに、決定したローカル変数の形式に基づいて上記メソッド内の演算中間結果にオーバーフローの可能性が存在するかどうか決定するという段階を含み、このオーバーフローの可能性は、上記メソッドの第2の最終結果とは意義的に異なる上記メソッドの第1の最終結果を形成し、この第1の最終結果は、上記メソッドが上記第1実行環境において上記第1コンピュータ言語に対して実行されるときに得られ、そして上記第2の最終結果は、上記メソッドが上記第2実行環境において上記第2コンピュータ言語に対して実行されるときに得られる、請求項1に記載の方法。

40

【請求項4】

上記妥当性検査方法は、更に、  
上記プロセッサ上で命令を実行することによって、複数のオブジェクト指向プログラムモジュールを含むコンピュータ実行可能プログラムのメソッドのパッケージベースの妥当性検査を実行する段階を備え、上記パッケージベースの妥当性検査を実行する上記段階は

50

、  
 クラスファイルを含むパッケージを受け取り、  
 上記パッケージにおけるメソッドの妥当性検査を行う段階を含み、上記パッケージに  
 おけるメソッドの妥当性検査を行う上記段階は、

上記パッケージにおける上記クラスファイルの1つにおいてメソッドを読み出し、  
 上記メソッド内のローカル変数及びパラメータの全数が変数及びパラメータの最大数  
 を越えるときにエラー状態である旨を表示し、

上記メソッド内のローカル変数及びパラメータの上記全数が変数及びパラメータの上  
 記最大数を越えないときに上記メソッド内の全てのバイトコードを上記第1コンピュータ  
 言語に基づいて変換して、変換されたバイトコードを形成し、

変換されたバイトコードの全数がバイトコードの最大数を越えたときにエラー状態  
 ある旨を表示するという段階を含む、請求項1に記載の方法。

【請求項5】

上記パッケージベースの妥当性検査は、更に、パッケージの制限の妥当性検査を行う段  
 階を含み、前記パッケージの制限の妥当性検査を行う上記段階は、C A P ファイルコンポー  
 ーネントサイズの妥当性検査を行う段階を含み、前記C A P ファイルコンポーネントサイ  
 ズの妥当性検査を行う上記段階は、

上記C A P ファイルのメソッドコンポーネントによって使用されるバイトの全数を決定し、そして

上記バイトの全数が最大メモリ使用量を越えたときにエラー状態である旨を表示する  
段階を含む、請求項4に記載の方法。

【請求項6】

パッケージベースの妥当性検査を実行する上記段階は、更に、

上記パッケージ中のクラスの妥当性検査を行う段階を含み、上記パッケージ中のクラス  
 の妥当性検査を行う前記段階は、

上記パッケージ内の上記クラスファイルの少なくとも1つを読み出し、

上記少なくとも1つのクラスファイルのクラス内のインスタンスフィールドの全数が  
 インスタンスフィールドの最大数を越えたときにエラー状態である旨を表示し、

上記少なくとも1つのクラスファイルのクラス内のスタティックフィールドの全数が  
 スタティックフィールドの最大数を越えたときにエラー状態である旨を表示し、

上記少なくとも1つのクラスファイルのインスタンスメソッドを含む上記パッケージ  
 内のインスタンスメソッドの全数が上記インスタンスメソッドの最大数を越えたときにエ  
 ラー状態である旨を表示し、

上記パッケージ内のスタティックメソッドの全数がスタティックメソッドの最大数を  
 越えたときにエラー状態である旨を表示し、そして

上記パッケージの各クラス又は各インターフェイスのスーパーインターフェイスの全  
 数がスーパーインターフェイスの最大数を越えたときにエラー状態である旨を表示する  
という段階を含む、請求項4に記載の方法。

【請求項7】

クラスの妥当性検査を行う上記段階は、更に、アクセスの妥当性検査を行う段階を含み  
 、アクセスの妥当性検査を行う前記段階は、

パブリックインターフェイスが上記パッケージ内のパッケージ可視インターフェイス  
 を拡張するときにエラー状態である旨を表示し、そして

スーパークラスにおけるパッケージデフォルトメソッドのアクセス可視性が上記パ  
 ッケージ内のサブセットにおいてパブリック又は保護状態に変更されるときにエラー状態  
 である旨を表示するという段階を含む、請求項6に記載の方法。

【請求項8】

上記第1コンピュータ言語は、J a v a C a r d (登録商標)パーチャルマシンに対  
 して定義され、

上記第2コンピュータ言語は、J a v a (登録商標)言語よりなる、請求項1に記載の

10

20

30

40

50

方法。

【請求項 9】

上記第 1 コンピュータ言語は、Java Card（登録商標）バーチャルマシンに対して定義され、

上記第 2 コンピュータ言語は、Java（登録商標）クラスファイルよりなる、請求項 1 に記載の方法。

【請求項 10】

コンピュータに言語サブセットの妥当性検査方法を実行させるためのプログラムを記憶した記憶装置であって、前記プログラムは、前記コンピュータに、

複数のオブジェクト指向プログラムモジュールを含むコンピュータ実行可能プログラムのスタティックな検査を行うステップを実行させ、

上記複数のオブジェクト指向プログラムモジュールは、クラスファイルを含み、

上記クラスファイルは、バイトコードを有するメソッド、及び、フィールドを含み、

上記バイトコードは、第 1 コンピュータ言語として定義され、

上記第 1 コンピュータ言語は、第 2 コンピュータ言語のハードウェア依存性サブセットであり、前記プログラムは、前記コンピュータに更に、

複数のオブジェクト指向プログラムモジュールを含む上記コンピュータ実行可能プログラムのカードベースの妥当性検査を実行するステップを実行させ、

上記第 1 コンピュータ言語は、第 1 実行環境において実行されるものであり、

上記第 2 コンピュータ言語は、第 2 実行環境において実行されるものであり、上記第 2 実行環境は上記第 1 実行環境とは異なるものであり、

上記のスタティックな検査を実行する前記ステップは、

上記クラスファイルの 1 つを受け取り、

上記クラスファイルの上記 1 つの中のフィールドを読み出し、

上記フィールドのフィールド宣言が上記第 1 コンピュータ言語によってサポートされていないとき上記フィールドに対してエラー状態である旨を表示し、

上記第 1 コンピュータ言語の上記第 1 実行環境によってサポートされていないフィールド宣言において使用される各任意の特徴に対してエラー状態である旨を表示し、そして

上記クラスファイルの上記 1 つにおいてメソッドを受け取り、

上記メソッドのメソッド宣言が上記第 1 コンピュータ言語によってサポートされていない任意の特徴を含むとき、上記メソッドに対してエラー状態である旨を表示し、そして

上記メソッド宣言が、上記第 1 コンピュータ言語の上記第 1 実行環境にサポートされていない任意の特徴を含まないとき、上記メソッドのメソッド宣言以降に記述されたバイトコードを検査するというステップを含み、

上記カードベースの妥当性検査を実行する上記ステップは、更に、

全ての上記プログラムモジュールに対するコード及びデータの使用量を加算することによりメモリ使用量を決定するステップ、及び

上記メモリ使用量が最大メモリ使用量を越えたときにエラー状態である旨を表示するステップを含む、プログラム記憶装置。

【請求項 11】

上記バイトコードを検査する前記ステップは、更に、

上記バイトコードを読み取り、

上記バイトコードが、上記第 1 コンピュータ言語によりサポートされていないデータ形式を使用するときにエラー状態である旨を表示し、

上記バイトコードが、上記第 1 コンピュータ言語によりサポートされていないデータ形式の値に基づいて動作するときにエラー状態である旨を表示し、

上記第 1 実行環境が上記第 1 コンピュータ言語の任意の特徴をサポートせずそして上記命令が上記任意の特徴を使用するときにエラー状態である旨を表示し、そして

上記第 1 実行環境が上記第 1 コンピュータ言語の任意の特徴をサポートせずそして上記

10

20

30

40

50

命令が上記任意の特徴の少なくとも1つの値に基づいて動作するときにエラー状態である旨を表示するというステップを含む、請求項10に記載のプログラム記憶装置。

【請求項12】

前記プログラムは、前記コンピュータに更に、複数のオブジェクト指向プログラムモジュールを含む上記コンピュータ実行可能プログラムのメソッドベースの妥当性検査を実行するステップを実行させ、上記メソッドベースの妥当性検査を実行する前記ステップは、更に、

上記クラスファイルの1つを受け取り、

上記クラスファイルの上記1つの内のメソッドに対するデータ流を発生し、そして

上記データ流を使用してローカル変数の形式を決定するとともに、決定したローカル変数の形式に基づいて上記メソッド内の演算中間結果にオーバーフローの可能性が存在するかどうか決定するというステップを含み、このオーバーフローの可能性は、上記メソッドの第2の最終結果とは意義的に異なる第1の最終結果を形成し、この第1の最終結果は、上記メソッドが上記第1実行環境において上記第1コンピュータ言語に対して実行されるときに得られ、そして上記第2の最終結果は、上記メソッドが上記第2実行環境において上記第2コンピュータ言語に対して実行されるときに得られる、請求項10に記載のプログラム記憶装置。

10

【請求項13】

前記プログラムは、前記コンピュータに更に、複数のオブジェクト指向プログラムモジュールを含むコンピュータ実行可能プログラムのメソッドのパッケージベースの妥当性検査を実行するステップを実行させ、上記パッケージベースの妥当性検査を実行する前記ステップは、

20

クラスファイルを含むパッケージを受け取り、

上記パッケージにおけるメソッドの妥当性検査を行うステップを含み、上記パッケージにおけるメソッドの妥当性検査を行う上記ステップは、

上記パッケージにおける上記クラスファイルの1つにおいてメソッドを読み出し、

上記メソッド内のローカル変数及びパラメータの全数が変数及びパラメータの最大数を越えるときにエラー状態である旨を表示し、

上記メソッド内のローカル変数及びパラメータの上記全数が変数及びパラメータの上記最大数を越えないときに上記メソッド内の全てのバイトコードを上記第1コンピュータ言語に基づいて変換して、変換されたバイトコードを形成し、

30

変換されたバイトコードの全数がバイトコードの最大数を越えたときにエラー状態である旨を表示するというステップを含む、請求項10に記載のプログラム記憶装置。

【請求項14】

上記パッケージベースの妥当性検査は、更に、パッケージの制限の妥当性検査を行う段階を含み、前記パッケージの制限の妥当性検査を行う上記ステップは、CAPファイルコンポーネントサイズの妥当性検査を行うステップを含み、前記CAPファイルコンポーネントサイズの妥当性検査を行う上記ステップは、

上記CAPファイルのメソッドコンポーネントによって使用されるバイトの全数を決定し、そして

40

上記バイトの全数が最大メモリ使用量を越えたときにエラー状態である旨を表示するステップを含む、請求項13に記載のプログラム記憶装置。

【請求項15】

パッケージベースの妥当性検査を実行する上記ステップは、更に、

上記パッケージ中のクラスの妥当性検査を行うステップを含み、上記パッケージ中のクラスの妥当性検査を行う前記ステップは、

上記パッケージ内の上記クラスファイルの少なくとも1つを読み出し、

上記少なくとも1つのクラスファイルのクラス内のインスタンスフィールドの全数がインスタンスフィールドの最大数を越えたときにエラー状態である旨を表示し、

上記少なくとも1つのクラスファイルのクラス内のスタティックフィールドの全数が

50

スタティックフィールドの最大数を越えたときにエラー状態である旨を表示し、

上記少なくとも1つのクラスファイルのインスタンスメソッドを含む上記パッケージ内のインスタンスメソッドの全数が上記インスタンスメソッドの最大数を越えたときにエラー状態である旨を表示し、

上記パッケージ内のスタティックメソッドの全数がスタティックメソッドの最大数を越えたときにエラー状態である旨を表示し、そして

上記パッケージの各クラス又は各インターフェイスのスーパーインターフェイスの全数がスーパーインターフェイスの最大数を越えたときにエラー状態である旨を表示するというステップを含む、請求項13に記載のプログラム記憶装置。

【請求項16】

上記クラスの妥当性検査を行う上記ステップは、更に、アクセスの妥当性検査を行うステップを含み、アクセスの妥当性検査を行う前記ステップは、

パブリックインターフェイスが上記パッケージ内のパッケージ可視インターフェイスを拡張するときにエラー状態である旨を表示し、そして

スーパークラスにおけるパッケージデフォルトメソッドのアクセス可視性が上記パッケージ内のサブセットにおいてパブリック又は保護状態に変更されるときにエラー状態である旨を表示するというステップを含む、請求項15に記載のプログラム記憶装置。

【請求項17】

上記第1コンピュータ言語は、Java Card（登録商標）バーチャルマシンに対して定義され、

上記第2コンピュータ言語は、Java（登録商標）言語よりなる請求項10に記載のプログラム記憶装置。

【請求項18】

上記第1コンピュータ言語は、Java Card（登録商標）バーチャルマシンに対して定義され、

上記第2コンピュータ言語は、Java（登録商標）クラスファイルよりなる請求項10に記載のプログラム記憶装置。

【発明の詳細な説明】

【0001】

【関連出願に対するクロスレファレンス】

本出願は、次のものに関連している。

「OBJECT-ORIENTED INSTRUCTION SET FOR RESOURCE-CONSTRAINED DEVICES」と題する1999年2月2日出願のスサー及びシュワベ氏の米国特許出願；

「VIRTUAL MACHINE WITH SECURELY DISTRIBUTED BYTECODE VERIFICATION」と題する1997年4月15日出願のレビー及びシュワベ氏の米国特許出願；及び

「OPTIMIZATION OF N-BASE TYPED ARITHMETIC EXPRESSIONS」と題する1999年11月12日出願のチェン及びシュワベ氏の米国特許出願。

【技術分野】

本発明は、コンピュータシステムに係る。より詳細には、本発明は、言語サブセットの妥当性検査に係る。

【0002】

【背景技術】

Java（登録商標）プラットフォームによって使用されるようなオブジェクト指向のプログラミング技術が広範囲に利用されている。オブジェクト指向のプログラムの基本的なユニットは、ここでメンバーと称されるメソッド（手順）及びフィールド（データ）を有するオブジェクトである。メンバーを共用するオブジェクトは、クラスにグループ分けされる。クラスとは、そのクラスにおけるオブジェクトの共用メンバーを定義する。従って、各オブジェクトは、それが属するクラスの特定のインスタンスである。実際に、あるクラスは、同様の特徴をもつ多数のオブジェクト（多数のインスタンス）を形成するためのテンプレートとしてしばしば使用される。

10

20

30

40

50

## 【 0 0 0 3 】

クラスの1つの特性は、そのクラス内のメンバーの実際のインプレメンテーションが、外部のユーザ、及びインターフェイスにより露出されるもの以外の他のクラスから隠されるという特性を示すカプセル化である。これは、クラスを、例えば、ネットワークの異なるサイトの異なる開発者による分散型開発に適したものににする。必要とされるクラスを組み立て、それらを一緒にリンクし、そしてそれにより得られたプログラムを実行することにより完全なプログラムを形成することができる。

クラスは、継承という特性も有する。継承とは、1つのクラスが別のクラスの全てのメンバーを継承できるようにするメカニズムである。別のクラスから継承するクラスをサブクラスと称し、属性を与えるクラスはスーパークラスである。記号的には、これは、サブクラス スーパークラス、又はスーパークラス サブクラスと書き表すことができる。サブクラスは、付加的なメンバーを追加することによりスーパークラス的能力を拡張することができる。サブクラスは、同じ名称及び形式をもつ交換メソッドを与えることによりスーパークラスのバーチャルメソッドをオーバーライドすることができる。

10

## 【 0 0 0 4 】

クラス形式のメンバーは、フィールド及びメソッドであり、これらは、スーパークラスから継承されたメンバーを含む。クラスファイルも、スーパークラスを命名する。メンバーは、パブリックでもよく、これは、その宣言を含むクラスのメンバーによりこれにアクセスできることを意味する。メンバーは、プライベートであってもよい。クラスのプライベートフィールドは、そのクラス内に定義されたメソッドにおいてのみ見ることができる。同様に、プライベートメソッドは、クラス内のメソッドによってしか呼び出せない。プライベートメンバーは、サブクラス内では見ることができず、他のメンバーと同様にサブクラスによって継承されない。メンバーは、保護することもできる。

20

## 【 0 0 0 5 】

インターフェイスの形式は、そのメンバーが定数及び抽象的メソッドであるような形式である。この形式は、インプレメンテーションをもたないが、その他の非関連クラスは、その抽象的メソッドに対するインプレメンテーションを与えることによりそれを実施することができる。インターフェイスは、クラスがサブクラスを有するのと同様に、サブインターフェイスを有することができる。サブインターフェイスは、そのスーパーインターフェイスから継承し、そして新たなメソッド及び定数も定義することができる。更に、あるインターフェイスは、一度に2つ以上のインターフェイスを拡張することができる。2つ以上のインターフェイスを拡張するインターフェイスは、それらインターフェイスの各々から全ての抽象的メソッド及び定数を継承し、そしてそれ自身の付加的なメソッド及び定数を定義することができる。

30

## 【 0 0 0 6 】

Java（登録商標）プログラミング言語では、クラスをグループ分けすることができると共に、グループに命名することができ、クラスの命名されたグループがパッケージとなる。クラスメンバーが、パブリック、プライベート又は保護されたキーワードのいずれでも宣言されない場合には、そのクラスメンバーは、それを定義するクラス内及び同じパッケージの一部分であるクラス内でしか見ることができない。保護されたメンバーは、クラスを宣言するメンバーによりアクセスすることもできるし、又はそれが宣言されたパッケージ内のどこからでもアクセスすることができる。Java（登録商標）プログラミング言語は、1996年8月のアジソン・ウェズリー・ロングマン・インク出版のゴースリング氏等の「The Java™ Language Specification」に詳細に説明されている。

40

## 【 0 0 0 7 】

バーチャルマシンは、プロセッサにより実行される命令のシーケンス又はソフトウェアアプリケーションにより発生される抽象的計算マシンである。「アーキテクチャー・ニュートラル」という語は、Java（登録商標）プログラミング言語で書かれたようなプログラムであって、種々の異なるコンピュータアーキテクチャーを有する種々のコンピュータプラットフォームにおいてバーチャルマシンにより実行できるプログラムを指す。従って、

50

例えば、Windows（登録商標）ベースのパーソナルコンピュータシステムで実施されるバーチャルマシンは、UNIX（登録商標）ベースのコンピュータシステムで実施されるバーチャルマシンと同じ命令セットを使用してアプリケーションを実行する。バーチャルマシンの命令シーケンスのプラットフォーム独立コード化の結果として、1つ以上のバイトコードのストリームが生じ、その各々は、例えば、1バイト長さの数値コードである。

#### 【0008】

Java（登録商標）バーチャルマシンは、バーチャルマシンの一例である。このJava（登録商標）バーチャルマシンにより実行されるべきコンパイルされたコードは、クラスファイルフォーマットとして知られている通常ファイルに記憶されるハードウェア及びオペレーティングシステム独立の2進フォーマットを使用して表わされる。クラスファイルは、Java（登録商標）プログラミング言語で書かれたプログラムを表わすことができるが他の多数のプログラミング言語もサポートできるオブジェクト指向の構造を取り扱うように設計される。クラスファイルフォーマットは、プラットフォーム特有のオブジェクトファイルフォーマットにおいて許可されるとして取り上げられるバイト順序のような詳細を含むクラス又はインターフェイスの表示を正確に定義する。セキュリティのために、Java（登録商標）バーチャルマシンは、クラスファイル内の命令に強力なフォーマット及び構造上の制約を課する。有効なクラスファイルに関して表現できる機能をもついかなる言語も、Java（登録商標）バーチャルマシンをホストとすることができる。クラスファイルは、Java（登録商標）プログラミング言語で書かれたプログラムを表わすことができるが多数の他のプログラム言語もサポートできるオブジェクト指向の構造を取り扱うように設計される。Java（登録商標）バーチャルマシンは、1999年4月、アジソン・ウェスリー・ロングマン・インク、第2版、リンドホルム氏等の「The Java™ Virtual Machine Specification」に詳細に説明されている。

#### 【0009】

リソースに制約のある装置とは、一般に、典型的なデスクトップコンピュータ等に比して、メモリ及び/又は計算能力又は速度に比較的制約がある装置であると考えられる。リソースに制約のある他の装置は、例えば、セルラー電話、境界走査装置、現場でプログラム可能な装置、パーソナルデジタルアシスタンス（PDA）及びページャー、並びに他のミニチュア又は小型フットプリント装置を含む。本発明は、リソースに制約のない装置にも使用できる。

説明上、「プロセッサ」という語は、物理的なコンピュータ又はバーチャルマシンを指すのに使用される。

#### 【0010】

インテリジェントポータブルデータ搬送カードとしても知られているスマートカードは、リソースに制約のある装置の一形式である。スマートカードは、プラスチック又は金属で作られ、そしてプログラムを実行するためのマイクロプロセッサ又はマイクロコントローラと、プログラム及びデータを記憶するためのメモリとが埋め込まれた電子チップを有している。ほぼクレジットカードのサイズであるこのような装置は、8ビット又は16ビットアーキテクチャーのコンピュータチップを有する。更に、これら装置は、通常、メモリ容量が限定されている。例えば、あるスマートカードは、1キロバイト（1K）未満のランダムアクセスメモリ（RAM）、制限のあるリードオンリメモリ（ROM）、及び/又は電氣的に消去可能なプログラマブルリードオンリメモリ（EEPROM）のような不揮発性メモリを有する。

#### 【0011】

Java（登録商標）バーチャルマシンは、Java（登録商標）プログラミング言語で書かれたプログラムを実行し、そしてメモリが比較的豊富なデスクトップコンピュータにおいて使用するよう設計される。スマートカードのようなリソースに制約のある装置で実行するためにJava（登録商標）バーチャルマシンの完全インプレメンテーションを使用するプログラムを書くことが要望される。しかしながら、スマートカードのようなり



ソースに制約のある装置の限定されたアーキテクチャー及びメモリのために、このような装置では完全なJava（登録商標）バーチャルマシンプラットフォームを実施することができない。従って、個別のJava Card（登録商標）（Java（登録商標）プログラミング言語をサポートするスマートカード）技術が、リソースに制約のある装置に対してJava（登録商標）プログラミング言語のサブセットをサポートする。

【0012】

Java（登録商標）技術でサポートされる幾つかのアイテムは、Java Card（登録商標）技術においてサポートされない。例えば、Java（登録商標）技術は、形式チャー(char)、ダブル、フロート及びロングをサポートするが、Java Card（登録商標）技術は、それらをサポートしない。更に、あるJava（登録商標）言語特徴は、限定された形態でサポートされ、Java Card（登録商標）技術は、これら特徴のオペレーションの範囲を、Java（登録商標）技術の範囲未満に制限する。例えば、Java（登録商標）技術は、二次元以上のアレーを許すが、Java Card（登録商標）技術は、一次元のアレーしか許さない。

【0013】

Java Card（登録商標）技術において、Java Card（登録商標）コンバータは、通常のクラスファイルを入力として取り上げそしてそれらをCAP（変換されたアプレット）ファイルに変換する。CAPフォーマットは、クラスファイル情報のサブセットをサポートする。各CAPファイルは、1つのJava（登録商標）パッケージに定義された全てのクラス及びインターフェイスを含む。CAPファイルは、コンパクトな最適化されたフォーマットを有し、従って、Java（登録商標）パッケージを、リソースに制約のある装置に効率的に記憶しそして実行することができる。変換の後に、Java Card（登録商標）技術でイネーブルされる装置にCAPファイルがインストールされる。

Java Card（登録商標）技術に対してJava（登録商標）言語のサブセットが存在することは、Java Card（登録商標）サブセットによりサポートされないアイテムを含む有効なJava（登録商標）プログラムモジュールを形成できることを意味する。リソースに制約のある装置においてこれらプログラムモジュールを実行すると、エラーのある結果を招く。従って、公知技術では、リソースに制約のある装置においてアプリケーションの正しい実行を容易にする言語サブセット妥当性検査方法及び装置が要望されている。

【0014】

【発明の開示】

言語サブセット妥当性検査方法は、プログラムを構成する多数のプログラムモジュールを妥当性検査する段階を含む。各プログラムモジュールは、第1コンピュータ言語として定義された多数のバイトコードを含み、その第1コンピュータ言語は、第2コンピュータ言語のハードウェア依存性サブセットである。上記妥当性検査段階は、第1コンピュータ言語として定義されない多数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示し、第1コンピュータ言語の実行環境によりサポートされない多数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示し、そして第1コンピュータ言語として定義されるが、第1コンピュータ言語に一致しないやり方で使用される複数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示することを含む。言語サブセットの妥当性検査装置は、プログラム命令を有する少なくとも1つのメモリと、そのプログラム命令を使用して、プログラムを一緒に形成する多数のプログラムモジュールを妥当性検査するように構成された少なくとも1つのプロセッサとを備えている。このプロセッサは、更に、上記プログラム命令を使用して、第1コンピュータ言語として定義されない多数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示し、第1コンピュータ言語の実行環境によってサポートされない多数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示し、そして第1コンピュータ言語として定義されるが第1コンピュータ言語に一致しないやり方で使用される

多数のプログラムモジュール内の各アイテムに対してエラー状態である旨を表示するように構成される。

【 0 0 1 5 】

【発明を実施するための最良の形態】

当業者であれば、本発明の以下の説明は、例示に過ぎないことが明らかであろう。この開示の利益を得る当業者であれば、本発明の他の実施形態も明らかとなる。

本発明は、コンピュータシステムに係る。より詳細には、本発明は、言語サブセットの妥当性検査に係る。更に、本発明は、( 1 ) 本発明のレイアウトパラメータ、及び/又は( 2 ) 本発明を使用してコンピュータにおけるオペレーションを遂行するためのプログラム命令が記憶されたマシン読み取り可能な媒体にも係る。このような媒体は、例えば、磁気テープ、磁気ディスク、光学的に読み取り可能な媒体、例えば、CD ROM、及び半導体メモリ、例えば、PCMCIAカードを含む。又、媒体は、小型ディスク、ディスケット又はカセットのようなポータブル装置の形態もとる得る。又、媒体は、ハードディスクドライブ、又はコンピュータRAMのような大型即ち不動装置の形態をとってもよい。

【 0 0 1 6 】

図1 A及び1 Bは、高レベル言語ソース及びクラスファイルレベルの両方においてサポートされた言語と言語サブセット特徴との間の関係を示す。図1 Aを参照すれば、これは、言語ソースレベルにおける言語と言語サブセットとの間の関係を示すブロック図である。Java Card(登録商標)技術は、参照番号1 0 0で示すように、Java(登録商標)言語のサブセットをサポートする。又、Java Card(登録商標)技術は、参照番号1 0 2で示すように、幾つかのサポートされたJava(登録商標)言語特徴に対してオペレーションの範囲を制限する。更に、あるJava(登録商標)特徴は、特定のJava Card(登録商標)バーチャルマシンにより任意にサポートされる。これら任意の特徴は、参照番号1 0 4で示されている。Java(登録商標)技術によってサポートされるが、Java Card(登録商標)技術によってサポートされない特徴は、参照番号1 0 6で示されている。

【 0 0 1 7 】

図1 Bを参照すれば、これは、クラスファイルレベルにおいて言語と言語サブセットとの間の関係を示すブロック図である。Java Card(登録商標)技術は、参照番号1 1 0で示すように、Java(登録商標)クラスファイルに含まれた情報のサブセットをサポートする。又、Java Card(登録商標)技術は、幾つかのサポートされたJava(登録商標)特徴に対するオペレーションの範囲を制限し、これらの限界は、参照番号1 1 2で示すように、クラスファイルレベルにおいてチェックすることができる。更に、特定のJava Card(登録商標)バーチャルマシンにより任意にサポートされるJava(登録商標)特徴も、クラスファイルレベルにおいてチェックすることができる。これら任意の特徴は、参照番号1 1 4によって表わされる。Java(登録商標)技術によりサポートされるが、Java Card(登録商標)技術によりサポートされない特徴も、クラスファイルレベルにおいてチェックされ、参照番号1 1 6で表わされる。従って、図1 Bは、ソースレベルにおいてサポートされる言語特徴と、クラスファイルレベルにおいてサポートされる言語特徴との間に直接的な関係があることを示している。更に、クラスファイルレベルにおいてチェックすることにより、高レベル言語ソースレベルで書かれたプログラムが、Java Card(登録商標)によって定義されない特徴を使用したかどうか決定することができる。

【 0 0 1 8 】

本発明によれば、言語サブセットを使用するシステムにおける命令レベルプログラムファイルは、言語サブセットに対して妥当性検査される。サポートされないアイテムが検出され、そして制限された形態でサポートされたアイテムは、それらが適切に使用されるかどうか決定するためにチェックされる。更に、特定の実行環境がチェックされて、それが任意の特徴をサポートするかどうか決定する。実行環境が任意の特徴をサポートする場合には、命令レベルプログラムファイルがチェックされ、任意の特徴が適切に使用されるかど

うか決定される。実行環境が任意の特徴をサポートしない場合には、命令レベルプログラムファイルがチェックされ、サポートされない任意の特徴が使用されるかどうか決定される。プロセスは、多数の段階で進行し、比較的完全な妥当性検査を与える。

#### 【0019】

この説明全体を通して、本発明は、Java（登録商標）技術及びJava Card（登録商標）技術に関して説明する。しかしながら、当業者であれば、本発明は、他のプラットフォームにも適用できることが明らかであろう。更に、当業者であれば、本発明は、言語サブセットに対する異なる形式の妥当性検査にも適用できることが明らかであろう。

図2を参照すれば、本発明の1つの実施形態に基づき言語サブセットの妥当性検査を遂行する方法が示されている。参照番号130において、スタティックな妥当性検査が実行される。説明上、「スタティックな妥当性検査」とは、他のプログラムユニットやプログラム実行状態を参照せずにクラスファイルのみを検査することにより実行される妥当性検査を指す。スタティックな妥当性検査では、サポートされない特徴が検出される。更に、任意の特徴が妥当性検査される。参照番号135では、メソッドをベースとする妥当性検査が実行される。メソッドをベースとする妥当性検査では、メソッドの命令に基づいてデータ流分析が実行され、演算オペレーションの中間値がチェックされる。この段階を使用して、考えられるオーバーフロー状態が検出される。参照番号140では、パッケージをベースとする妥当性検査が実行される。パッケージをベースとする妥当性検査では、限定された範囲をもつサポートされた特徴が検出される。参照番号145では、カードをベースとする妥当性検査が実行される。カードをベースとする妥当性検査では、全てのプログラムにより使用されるメモリの合計量がチェックされて、プログラムがターゲット装置のメモリ制約を越えるかどうか決定される。

#### 【0020】

図3を参照すれば、これは、本発明の1つの実施形態に基づきスタティックな妥当性検査を実行するところを示すフローチャートである。参照番号160において、クラスファイルが受け取られる。参照番号165において、フィールドに対しスタティックな妥当性検査が実行される。参照番号170において、メソッドに対しスタティックな妥当性検査が実行される。参照番号175において、妥当性検査されるべき別のクラスファイルが残っているかどうか決定するためのチェックが行われる。別のクラスファイルがある場合には、参照番号160において実行が続けられる。このプロセスは、全てのクラスファイルが妥当性検査されるまで続けられる。

#### 【0021】

図4を参照すれば、これは、本発明の1つの実施形態に基づきメソッドに対しスタティックな妥当性検査を遂行するところを示すフローチャートである。参照番号190において、メソッドが受け取られる。参照番号192において、メソッドの宣言が言語サブセットによりサポートされるかどうか決定するためのチェックが行われる。Java Card（登録商標）技術では、パラメータ形式、返送形式及びアクセスフラグをチェックして、それらが妥当かどうか決定される。例えば、キャラクターストリング、ロング、ダブル及びフロート形式は、Java（登録商標）技術によりサポートされるが、これら形式は、Java Card（登録商標）ではサポートされない。更に、Java（登録商標）技術は、「同期された」及び「ネイティブな」アクセスフラグをサポートするが、Java Card（登録商標）技術は、サポートしない。形式又はアクセスフラグがサポートされない場合には、参照番号194においてエラー状態である旨が表示される。

#### 【0022】

メソッドの宣言がサポートされる場合には、参照番号196において、特定の実行環境が任意の特徴をサポートするかどうか決定するためのチェックがなされる。Java Card（登録商標）技術では、形式intが任意の特徴の一例である。特定の実行環境（Java Card（登録商標）バーチャルマシン）は、その任意の特徴がサポートされるかどうか決定する。実行環境が任意の特徴をサポートしない場合には、参照番号198において、メソッドの宣言が任意の特徴を含むかどうか決定するためのチェックが行われ

る。メソッドの宣言が任意の特徴を含む場合には、参照番号 194 においてエラー状態である旨が表示される。参照番号 200 において、メソッドのバイトコードが妥当性検査される。参照番号 202 において、妥当性検査されるべき別のメソッドが残されているかどうかチェックされる。別のメソッドがあれば、参照番号 190 において実行が続けられる。このプロセスは、クラスファイルの全てのメソッドが妥当性検査されるまで続けられる。

#### 【0023】

図 4B を参照すれば、これは、本発明の 1 つの実施形態に基づきメソッドのバイトコードを妥当性検査するところを示すフローチャートである。参照番号 210 において、バイトコードが受け取られる。参照番号 212 において、バイトコードが言語サブセットによりサポートされるかどうかについて決定がなされる。バイトコードは、サポートされないデータ形式が使用されるかどうかそしてサポートされないデータ形式の値に対するオペレーションが使用されるかどうか決定するためにチェックされる。又、バイトコードは、サポートされない特徴が使用されるかどうか決定するためにチェックされる。例えば、Java Card (登録商標) 技術では、スレッドはサポートされない。キーワード「同期された」は、スレッドを同期するためにモニタを使用することを指示し、このキーワードは、特定のバイトコード表示を有する。バイトコードにおけるその存在は、モニタの使用を指示する。

#### 【0024】

バイトコードがサポートされないか、又はこれを使用して、サポートされない形式のデータに対してオペレーションする場合には、参照番号 214 においてエラー状態である旨が表示される。バイトコードがサポートされる場合には、参照番号 216 において、特定の実行環境が任意の特徴をサポートするかどうか決定するためのチェックがなされる。実行環境が任意の特徴をサポートしない場合には、参照番号 218 において、そのチェックされたバイトコードが任意の特徴を表わすかどうか決定するためのチェックがなされる。そのチェックされたバイトコードが任意の特徴を表わす場合には、参照番号 214 においてエラー状態である旨が表示される。参照番号 220 において、更なるバイトコードがメソッドに残っているかどうか決定するためのチェックがなされる。更なるバイトコードが残っている場合には、参照番号 210 において実行が続けられる。このプロセスは、メソッドの全バイトコードがチェックされるまで続けられる。

#### 【0025】

図 5 を参照すれば、これは、本発明の 1 つの実施形態に基づきフィールドに対するスタティックな妥当性検査を遂行するところを示すフローチャートである。フィールドに対するスタティックな妥当性検査は、メソッドに対するスタティックな妥当性検査と同様に実行される。Java Card (登録商標) 技術では、無効のアクセスフラグ又はフィールドは、例えば、「揮発性」及び「過渡」を含む。フィールドの宣言が、サポートされない形式及びアクセスフラグを使用する場合には、エラー状態である旨が表示される。フィールドの宣言が、実行環境によってサポートされない Java Card (登録商標) 技術の形式 `int` のような任意の特徴を使用する場合にも、エラー状態である旨が表示される。

#### 【0026】

Java (登録商標) パーチャルマシン命令セットは、積分形式バイト、ショート及び `int` の値を取り扱うように命令セットを定義する。形式バイト及びショートの変数は、コンパイル中に積分形式 `int` へと広げられる。それ故、計算された値も、32 ビットの `int` 値である。しかしながら、Java Card (登録商標) パーチャルマシンは、積分形式 `int` の変数を取り扱うための命令セットに加えて、形式バイト及びショートの変数を取り扱うように個別の命令セットを定義する。

#### 【0027】

Java Card (登録商標) プラットホームに対して 32 ビットの `int` 形式をサポートすることは、任意である。32 ビット `int` 形式をサポートしないターゲットプラ

10

20

30

40

50

ットホームは、32ビットint形式の変数を使用することができない。又、Java（登録商標）クラスファイルに使用される32ビットの演算バイトコードは、Java Card（登録商標）命令セットに使用される16ビット命令に変換されねばならない。従って、16ビット命令によって計算された値は、16ビットint値である。この変換は、16ビット表示を越えて拡張するオーバーフローの可能性を形成する。オーバーフローの可能性をもつ値が、オーバーフローに敏感な命令へ供給された場合、又はそれがアレーインデックスとして使用された場合には、エラー性の結果が生じる。オーバーフローの可能性が存在するかどうかの決定は、データ流を発生することを含む。オーバーフローの可能性が存在するときを決定するこのプロセスの詳細は、1999年11月15日に出願された「OPTIMIZATION OF N-BASE TYPED ARITHMETIC EXPRESSIONS」と題するチェン及びシ

10

#### 【0028】

図6を参照すれば、これは、本発明の1つの実施形態に基づきメソッドベースの妥当性検査を遂行するところを示すフローチャートである。メソッドベースの妥当性検査では、潜在的なオーバーフロー状態が存在するかどうか決定するためにメソッドが分析される。参照番号270において、メソッドが受け取られる。参照番号275において、潜在的なオーバーフロー状態に対してメソッドがチェックされる。

参照番号285において、ローカル変数形式が妥当性検査される。Java Card（登録商標）技術では、コンパイルディレクティブは、コンパイラがコード発生プロセスの一部としてローカル変数属性テーブルを発生するかどうか決定する。ローカル変数属性テーブルは、ローカル変数に対する形式情報を含む。ローカル変数属性テーブルが存在する場合には、有効形式に対する妥当性検査ローカル変数が、上記「スタティックな妥当性検査」段階で行われる。ローカル変数属性テーブルが存在しない場合には、データ流がこの段階で使用されて、ローカル変数の形式を決定する。ローカル変数が、サポートされない形式を有するか、又はターゲット装置によってサポートされない任意の形式を有する場合には、エラー状態である旨が表示される。

20

#### 【0029】

参照番号290において、妥当性検査されるべき別のメソッドが残っているかどうか決定するためにチェックがなされる。別のメソッドが残っている場合には、参照番号270において実行が続けられる。このプロセスは、クラスファイルの全てのメソッドが妥当性検査されるまで続けられる。

30

図7を参照すれば、これは、本発明の1つの実施形態に基づきパッケージベースの妥当性検査を遂行するところを示すフローチャートである。パッケージベースの妥当性検査では、制限された範囲をもつサポートされた特徴が検出される。参照番号300において、パッケージを構成するクラスファイルが受け取られる。参照番号305において、パッケージ内のメソッドが妥当性検査される。参照番号310において、パッケージ内のクラスが妥当性検査される。参照番号315において、パッケージの制限が妥当性検査される。

#### 【0030】

図8を参照すれば、これは、本発明の1つの実施形態に基づきパッケージにおけるメソッドを妥当性検査するところを示すフローチャートである。参照番号330において、メソッドが受け取られる。参照番号335において、変数及びパラメータの全数が所定数を越えるかどうか決定するためにチェックがなされる。Java Card（登録商標）技術では、変数及びパラメータの全数が255を越えることがない。全数が所定数を越える場合には、参照番号350においてエラー状態である旨が表示される。参照番号337において、Java バイトコードがJava Card（登録商標）バイトコードに変換される。参照番号340において、メソッド内のJava Card（登録商標）バイトコードの全数が所定数を越えるかどうか決定するためのチェックがなされる。Java Card（登録商標）技術では、Java Card（登録商標）バイトコードの全数が32,767を越えることがない。バイトコードの数がこの限界を越える場合には、参照番

40

50

号 3 5 5 においてエラー状態である旨が表示される。参照番号 3 6 5 において、パッケージの全てのメソッドが妥当性検査されたかどうか決定するためのチェックがなされる。別のメソッドが残っている場合には、参照番号 3 3 0 において実行が続けられる。このプロセスは、全てのメソッドが妥当性検査されるまで続けられる。

【 0 0 3 1 】

図 9 A を参照すれば、これは、本発明の 1 つの実施形態に基づきパッケージにおけるクラス及びインターフェイスを妥当性検査するところを示すフローチャートである。参照番号 3 8 0 において、クラスファイルが受け取られる。参照番号 3 8 2 において、クラス内のインスタンスフィールドの数が妥当性検査される。Java Card (登録商標) 技術では、クラス当りのインスタンスフィールドの全数が 2 5 5 を越えてはならない。この数は、クラスにおいて宣言されたフィールドと、クラスの各スーパークラスにおいて宣言された全インスタンスフィールドとを含む。典型的に、スーパークラス内のフィールドに関する情報は、サブクラスに対するクラスファイル内に含まれない。それ故、スーパークラスに対するクラスファイルを読み取って、スーパークラス内のインスタンスフィールドの数を決定しなければならない。このプロセスは、ルートスーパークラスが検査されるまで繰り返し形態で続けられる。このようにして得られたインスタンスフィールドの全数は、インスタンスフィールドの最大数と比較される。

10

【 0 0 3 2 】

参照番号 3 8 4 において、スタティックフィールドの数がチェックされる。Java Card (登録商標) 技術では、クラス当りのパブリック及び保護されたスタティックフィールドの全数が 2 5 6 を越えることがない。インスタンスフィールドとは異なり、スタティックフィールドのインカーネーションは、1 つしか存在しない。従って、スタティックフィールドに対する最大数は、クラスの各スーパークラスではスタティックフィールドに適用されない。

20

参照番号 3 8 6 において、インスタンスメソッドの数がチェックされる。Java Card (登録商標) 技術では、パッケージ可視インスタンスメソッドの全数が 1 2 8 を越えてはならず、そしてパブリック及び保護されたインスタンスメソッドの全数が 1 2 8 を越えてはならない。これらの数は、クラスにおいて宣言されたメソッドと、クラスの各スーパークラスにおいて宣言された全メソッドとを含む。典型的に、スーパークラス内のメソッドに関する情報は、サブクラスに対するクラスファイル内には含まれない。それ故、スーパークラスに対するクラスファイルを読み取って、スーパークラスにおけるインスタンスメソッドの数を決定しなければならない。パブリック及び保護されたインスタンスメソッドについては、このプロセスは、ルートスーパークラスが検査されるまで繰り返し形態で続けられる。パッケージ可視メソッドについては、この繰り返しは、チェックされたパッケージ内の全スーパークラスが検査されるまで続けられる。最後に、複写が除去される。

30

【 0 0 3 3 】

参照番号 3 8 8 において、スタティックなメソッドの数がチェックされる。Java Card (登録商標) 技術では、パブリック及び保護されたスタティックなメソッドの全数が 2 5 6 を越えてはならない。インスタンスメソッドとは異なり、クラス内にスタティックメソッドのインカーネーションは、1 つしか存在しない。従って、スタティックメソッドの最大数は、クラス形式の各スーパークラスにおいてスタティックなメソッドには適用されない。

40

参照番号 3 9 0 において、クラスアクセス制御が妥当性検査される。この妥当性検査は、パブリックインターフェイスがパッケージ可視インターフェイスを不適切に拡張するかどうか決定し、そしてスーパークラスにおけるパッケージデフォルトメソッドのアクセス可視性がサブクラスにおけるパブリック又は保護へと不適切に変更されたかどうか決定する。

【 0 0 3 4 】

参照番号 3 9 2 において、クラス又はインターフェイスが所定数より多いスーパーインタ

50

ーフェイスを有するかどうか決定するためのチェックが行われる。Java Card (登録商標) 技術では、スーパーインターフェイスの最大数が15である。クラスファイルがクラスを表わす場合には、このクラスのスーパーインターフェイスは、このクラスによって直接実施されるインターフェイスと、各々の直接実施されるインターフェイスのスーパーインターフェイスと、いずれかのスーパークラスによって実施されるインターフェイスとを含む。従って、スーパーインターフェイスの全数は、全てのインターフェイスがカウントされるまで各スーパーインターフェイス及びスーパークラスに繰り返し訪問することにより決定される。複写が除去された後に残っているインターフェイスの数は、実施されるインターフェイスの最大数と比較される。

#### 【0035】

クラスファイルがインターフェイスを表わす場合には、このチェックされたインターフェイスのスーパーインターフェイスは、このインターフェイスによって直接継承されるインターフェイスと、各直接的スーパーインターフェイスのスーパーインターフェイスとを含む。従って、スーパーインターフェイスの全数は、各インターフェイス及びそのスーパーインターフェイスがどのインターフェイスから継承されるかを繰り返し決定することにより決定される。複写が除去された後に残っているインターフェイスの数は、継承可能なインターフェイスの最大数と比較される。

参照番号396において、妥当性検査されるべきクラスファイルが更に残っているかどうかに関して決定がなされる。更にクラスが残っている場合には、参照番号380において実行が続けられる。このプロセスは、全てのクラスが妥当性検査されるまで続けられる。

#### 【0036】

図9Bを参照すれば、これは、本発明の1つの実施形態に基づきクラスのスーパーインターフェイスの数をカウントするところを示すブロック図である。3つのクラスが、 $C_1$  400、 $C_2$  402及び $C_3$  404で表わされる。3つのインターフェイスは、 $I_1$  406、 $I_2$  408及び $I_3$  410で表わされる。クラス $C_3$ 及びインターフェイス $I_3$ は、パッケージB414にあり、一方、他のメンバーは、パッケージA412にある。クラス $C_1$ でスタートして、そのクラスにより直接実施されるインターフェイス及びそれら全てのスーパーインターフェイスの数は、そのクラスのスーパークラスにより実施されるインターフェイスの数に追加され、そして複写が除去される。ここで、 $C_1$ により実施された第1のインターフェイスが検査される。クラス $C_1$ は、 $I_1$ を実施する。 $I_1$ は、 $I_2$ を継承する。従って、 $I_1$ 及び $I_2$ がカウントされる。 $I_2$ もいずれかのインターフェイスを継承する場合には、これらインターフェイスもカウントされる。次いで、 $C_1$ のスーパークラスが検査される。クラス $C_1$ は、 $C_2$ から延びる。クラス $C_2$ は、いずれのインターフェイスも実施せず、 $C_3$ を拡張する。クラス $C_3$ は、( $I_2$ 、 $I_3$ )を実施する。従って、クラス $C_2$ は、( $I_2$ 、 $I_3$ )も実施する。クラス $C_1$ へ戻ると、クラス $C_1$ は、インターフェイス $I_1$ 及びインターフェイス $I_1$ のスーパーインターフェイス $I_2$ と、そのスーパークラス $C_2$ により実施されるインターフェイスを実施する。それ故、 $C_1$ は、( $I_1$ 、 $I_2$ ) + ( $I_2$ 、 $I_3$ )を実施する。複写を除去した後に、 $C_1$ は、3つのインターフェイス( $I_1$ 、 $I_2$ ) + ( $I_2$ 、 $I_3$ ) = ( $I_1$ 、 $I_2$ 、 $I_3$ )を実施する。この数は、Java Card (登録商標) 技術に対する最大数より小さい。

#### 【0037】

図9Cを参照すれば、これは、本発明の1つの実施形態に基づきインターフェイスのスーパーインターフェイスの数をカウントするところを示すブロック図である。5つのインターフェイスが、 $I_1$  416、 $I_2$  418、 $I_3$  420、 $I_4$  422及び $I_5$  424により表わされる。インターフェイス $I_4$ 及び $I_5$ は、パッケージD428に配置され、そして他のインターフェイスは、個別のパッケージC426に配置される。インターフェイス $I_1$ は、 $I_2$ 及び $I_3$ から延び、従って、インターフェイス $I_1$ は、スーパーインターフェイス $I_2$ 及び $I_3$ を有する。更に、インターフェイス $I_1$ は、 $I_2$ が継承するもの及び $I_3$ が継承するものから継承する。図9Cに示すように、 $I_3$ は、 $I_2$ 及び $I_4$ から延び、 $I_4$ は、 $I_5$ から延び、そして $I_5$ は、 $I_2$ から延びる。従って、 $I_4$ は( $I_2$ ) + ( $I_5$ ) = ( $I_2$ 、

10

20

30

40

50

$I_5$ ) から継承する。 $I_3$  は、 $(I_4) + (I_2, I_5) + (I_2) = (I_2, I_4, I_5)$  から継承する。従って、 $I_1$  は、 $(I_2) + (I_3) + (I_2, I_4, I_5)$  から継承する。複写が除去された後に、 $I_1$  は、4つのインターフェイス( $I_2, I_3, I_4, I_5$ )から継承する。この数は、Java Card(登録商標)技術に対する最大数より小さい。

#### 【0038】

図10Aを参照すれば、これは、本発明の1つの実施形態に基づいてアクセス制御を妥当性検査するところを示すフローチャートである。クラスファイルは、クラス又はインターフェイスのいずれも表わすことができるので、検査されたクラスファイルがインターフェイスを含むかどうか参照番号430においてチェックされる。クラスファイルがインターフェイスを表わす場合には、インターフェイスがパブリックであるかどうか参照番号431においてチェックされる。Java Card(登録商標)技術では、パブリックインターフェイスは、パッケージ可視インターフェイスを拡張してはならない。インターフェイスは、少なくとも1つのスーパーインターフェイスを拡張できるので、この決定は、パッケージ内の各スーパーインターフェイスを検査して、チェーン内のいずれかのインターフェイスがパッケージ可視インターフェイスであるかどうか決定することを必要とする。

#### 【0039】

インターフェイスがパブリックである場合には、参照番号432において、現在インターフェイスがいずれかのインターフェイスを拡張するかどうか決定するためのチェックがなされる。現在インターフェイスがインターフェイスを直接継承する場合には、そのインターフェイスが参照番号434において受け取られる。参照番号436において、直接的なスーパーインターフェイスがパッケージデフォルト可視性を有するかどうかに関して決定がなされる。直接的なスーパーインターフェイスは、現在インターフェイスによって直ちに継承されるインターフェイスである。直接的なスーパーインターフェイスがパッケージデフォルト可視性を有する場合には、参照番号438においてエラー状態である旨が表示される。直接的なスーパーインターフェイスがパッケージデフォルト可視性を有しない場合には、参照番号440において、別のスーパーインターフェイスが残っているかどうか決定するためのチェックが行われる。別のスーパーインターフェイスがある場合には、参照番号434において実行が続けられる。

#### 【0040】

又、Java Card(登録商標)技術では、スーパークラスにおけるパッケージデフォルトメソッドのアクセス可視性がサブクラスにおけるパブリック及び保護状態へと変更されてはならない。これは、参照番号442から始めてチェックされる。現在クラスファイルがクラスを表わす場合には、参照番号442において、現在クラスがスーパークラスを有するかどうかに関して決定がなされる。現在クラスがスーパークラスを有する場合には、現在クラスのパブリック又は保護されたメソッドが参照番号444において受け取られる。参照番号446では、そのメソッドが、パッケージデフォルト可視性を有するスーパークラスにおいても定義されたかどうか決定するために、メソッドがチェックされる。参照番号448では、更にパブリック又は保護されたメソッドが現在クラスにあるかどうかに関する決定がなされる。更にあれば、参照番号444において実行が続けられる。このプロセスは、現在クラスにおける全てのパブリック及び保護されたメソッドが検査されるまで続けられる。

#### 【0041】

図10Bを参照すれば、これは、本発明によりパッケージデフォルトメソッドがパブリック及び保護されたメソッドとされたかどうか決定するところを示すフローチャートである。参照番号460において、現在クラスが同じパッケージにスーパークラスを有するかどうか決定するためのチェックがなされる。現在クラスが同じパッケージにスーパークラスを有する場合には、参照番号462において、メソッドがスーパークラスにおいても定義されるがパッケージデフォルト可視性を有するかどうかに関する決定がなされる。対応するメソッドがスーパークラスにおいてパッケージデフォルト可視性を有する場合



には、参照番号 4 6 4 においてエラー状態である旨が表示される。対応するメソッドがスーパークラスにおいて定義されないか又はパッケージデフォルト可視性をもたない場合には、参照番号 4 6 0 でスタートして、現在クラスが現在クラスのスーパークラスにセットされ、そしてプロセスが繰り返される。メソッドをチェックするこのプロセスは、スーパークラスのルート又はパッケージの境界に到達するまで繰り返し形態で続けられる。

#### 【 0 0 4 2 】

図 1 1 を参照すれば、これは、本発明の 1 つの実施形態に基づきパッケージの限界を妥当性検査するところを示すフローチャートである。参照番号 4 7 6 において、パッケージで定義されたクラス及びインターフェイスの数がチェックされる。Java Card (登録商標) 技術では、パッケージにおけるクラス及びインターフェイスの最大数は 2 5 5 である。この数が最大値を越えた場合には、参照番号 4 7 8 においてエラー状態である旨が表示される。参照番号 4 8 0 において、このチェックされたパッケージによりインポートされるパッケージの数が所定数より大きいかどうかの決定がなされる。Java Card (登録商標) 技術では、パッケージは、1 2 8 より多数のパッケージをインポートすることができない。

10

#### 【 0 0 4 3 】

参照番号 4 9 0 では、パッケージにおけるクラスファイルが C A P ファイルに変換された後に、C A P ファイルコンポーネントサイズが妥当性検査される。Java Card (登録商標) 技術では、C A P ファイルは、1 組のコンポーネントより成る。各コンポーネントは、定義された Java (登録商標) パッケージにおける 1 組の要素、又は C A P ファイルのアスペクトを記述する。全てのコンポーネントは、次の一般的フォーマットを有する。

20

```
Component {
u1 tag
u2 size
u1 info[]
}
```

#### 【 0 0 4 4 】

「size」アイテムは、「info」アレーコンポーネントにおけるバイトの数を指示する。サイズコンポーネントによって表わされる最大サイズは、6 4 K バイトである。「info」アレーの内容及びフォーマットは、コンポーネントの形式と共に変化する。コンポーネントの 1 つの形式は、メソッドコンポーネントである。メソッドコンポーネントは、次のような一般的フォーマットを有する。

30

```
Method_component {
    u1 tag
    u2 size
    .
    .
    method_info methods[]
}
```

40

メソッドアレーは、多数のメソッドを含むことができ、そして各メソッドは、3 2 K バイト未満である。しかしながら、全てのメソッドに使用されるバイトの合計数が 6 4 K 限界を超えることが考えられる。従って、各コンポーネント内のバイトの数を加算し、そしてその合計を最大サイズ (6 4 K) と比較する。合計がこの限界より大きい場合には、参照番号 4 9 5 においてエラー状態である旨が表示される。

#### 【 0 0 4 5 】

Java Card 技術では、「エクスポート」ファイルは、Java パッケージの全ての一般的にアクセスできる情報を含む 2 進ファイルである。本発明の別の実施形態によれば、パッケージベースの妥当性検査を遂行する段階において、スーパークラス又はスーパ

50

ーインターフェイスに対するチェックが、スーパークラス又はスーパーインターフェイスを定義するパッケージを表わす「エクスポート」ファイルをチェックすることにより実行される。このエクスポートファイルは、スーパークラス又はスーパーインターフェイスのクラスファイルに代わって使用される。しかしながら、エクスポートファイルは、一般にアクセスできる情報しか含まないので、パッケージデフォルトクラス及びインターフェイス、パッケージデフォルト及びプライベートメソッド並びにフィールドは含まれない。それ故、パッケージベースの妥当性検査における幾つかのチェックは、十分な情報が得られないためにカードベースの妥当性検査まで延期する必要がある。

【 0 0 4 6 】

カードベースの妥当性検査までチェックを延期する例として、スーパーインターフェイスの数を正確にカウントするときには、パッケージ及びパブリック可視インターフェイスの両方が含まれることを必要とする。エクスポートファイルは、一般にアクセスできる情報しか含まないので、パッケージ可視インターフェイスは含まれない。従って、パブリックスーパーインターフェイスの数が、パッケージベースの妥当性検査中に、最大量より少ないと決定された場合には、パッケージ可視インターフェイスに関する情報が得られるときに、パブリック及びパッケージ可視インターフェイスの数がカードベースの妥当性検査において後で繰り返されねばならない。しかしながら、パブリックスーパーインターフェイスの数のカウントが最大量より多い場合には、スーパーインターフェイスの最大量を既に越えているので、それ以上の評価は不必要となる。

【 0 0 4 7 】

カードベースの妥当性検査が必要となるまでチェックを延期する別のケースは、クラスにおけるインスタンスフィールドの数をカウントすることである。スーパークラスにおけるプライベート及びパッケージデフォルトインスタンスフィールドは、エクスポートファイルに得られないので、正確なカウントを得ることができない。従って、クラスにおけるインスタンスフィールドの数を、カードベースの妥当性検査において、全てのクラスの情報が得られるときにカウントし直さねばならない。

本発明の別の実施形態によれば、パッケージベースの妥当性検査において実行される妥当性検査は、以下に述べるカードベースの妥当性検査まで延期される。この場合に、カードに対する全てのクラスの情報が得られるときに妥当性検査が実行される。

【 0 0 4 8 】

図 1 2 を参照すれば、これは、本発明の 1 つの実施形態に基づきカードベースの妥当性検査を遂行するところを示すフローチャートである。参照番号 5 0 0 において、実行可能なランタイムイメージに必要なクラスファイル又は C A P ファイルが受け取られる。参照番号 5 0 5 において、実行可能なイメージ内の全てのプログラムユニットに対するメモリ使用量が加算される。参照番号 5 1 0 において、計算されたメモリ使用量が最大量と比較される。合計メモリ使用量が、実行可能なイメージに対して定義された最大値より大きい場合には、参照番号 5 1 5 においてエラー状態である旨が表示される。J a v a C a r d (登録商標) 技術では、全てのプログラムユニットが、J a v a C a r d (登録商標) パーチャルマシンにより参照されるメモリスペースである 6 4 K 境界内に適合しなければならない。

【 0 0 4 9 】

本発明は、J a v a C a r d (登録商標) 技術に関連して説明したが、当業者であれば、本発明は、他の多数のプラットフォームにも適用できることが理解されよう。これらプラットフォームは、例えば、K パーチャルマシン (K V M) 技術を含む。K V M 技術は、1 9 9 9 年 6 月 8 日、サン・マイクロシステムズ・インクの「The K Virtual Machine (KVM)-A White Paper」に説明されている。

本発明は、ソフトウェア又はファームウェア、並びにプログラマブルゲートアレイデバイス、アプリケーション指向の集積回路 (A S I C) 及び他のハードウェアにおいて実施されてもよい。

【 0 0 5 0 】

従って、言語サブセットの妥当性検査を行う新規な方法が開示された。本発明の実施形態及び用途を図示して説明したが、この開示の利益を得る当業者であれば、本発明の概念から逸脱せずに、多数の変更がなされ得ることが明らかであろう。それ故、本発明は、特許請求の範囲によってのみ限定されるものとする。

【図面の簡単な説明】

【図 1 A】 ソースレベルにおける言語と言語サブセットとの間の関係を示すブロック図である。

【図 1 B】 クラスファイルレベルにおける言語と言語サブセットとの間の関係を示すブロック図である。

【図 2】 本発明の 1 つの実施形態に基づき言語サブセット妥当性検査を遂行する方法を示すフローチャートである。

10

【図 3】 本発明の 1 つの実施形態に基づきスタティックな妥当性検査を遂行するところを示すフローチャートである。

【図 4 A】 本発明の 1 つの実施形態に基づきメソッドに対するスタティックな妥当性検査を遂行するところを示すフローチャートである。

【図 4 B】 本発明の 1 つの実施形態に基づきメソッドのバイトコードに対するスタティックな妥当性検査を遂行するところを示すフローチャートである。

【図 5】 本発明の 1 つの実施形態に基づきフィールドに対するスタティックな妥当性検査を遂行するところを示すフローチャートである。

【図 6】 本発明の 1 つの実施形態に基づきメソッドベースの妥当性検査を遂行するところを示すフローチャートである。

20

【図 7】 本発明の 1 つの実施形態に基づきパッケージベースの妥当性検査を遂行するところを示すフローチャートである。

【図 8】 本発明の 1 つの実施形態に基づきパッケージにおけるメソッドを妥当性検査するところを示すフローチャートである。

【図 9 A】 本発明の 1 つの実施形態に基づきパッケージにおけるクラスを妥当性検査するところを示すフローチャートである。

【図 9 B】 本発明の 1 つの実施形態に基づき実施されたインターフェイスの数をカウントするところを示すブロック図である。

【図 9 C】 本発明の 1 つの実施形態に基づき継承したインターフェイスの数をカウントするところを示すブロック図である。

30

【図 10 A】 本発明の 1 つの実施形態に基づきクラスアクセス制御を妥当性検査するところを示すフローチャートである。

【図 10 B】 本発明の 1 つの実施形態に基づきパッケージデフォルトメソッドがパブリック及び保護されたメソッドとされたかどうか決定するところを示すフローチャートである。

【図 11】 本発明の 1 つの実施形態に基づきパッケージの限界を妥当性検査するところを示すフローチャートである。

【図 12】 本発明の 1 つの実施形態に基づきカードをベースとする妥当性検査を遂行するところを示すフローチャートである。

40

【図 1 A】

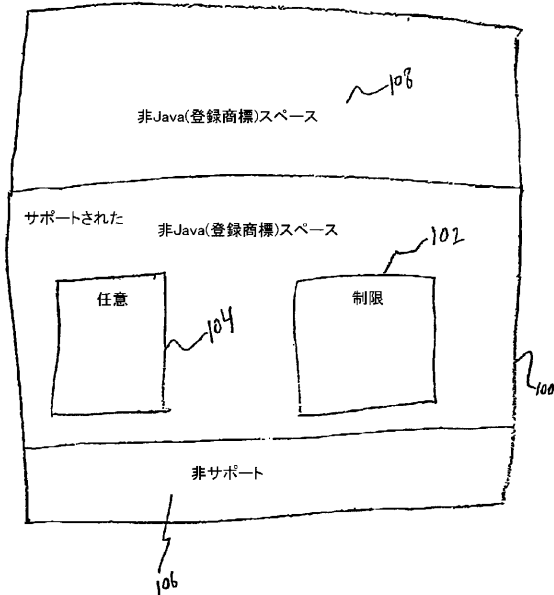


Fig. 1A

【図 1 B】

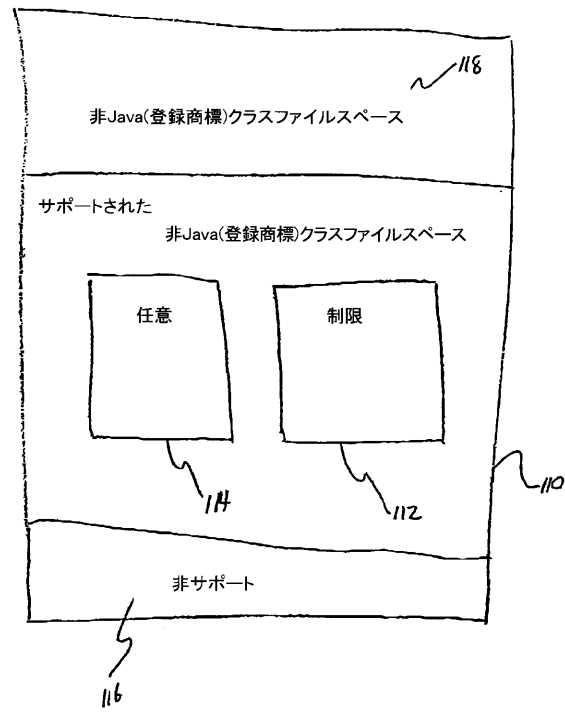


Fig. 1B

【図 2】

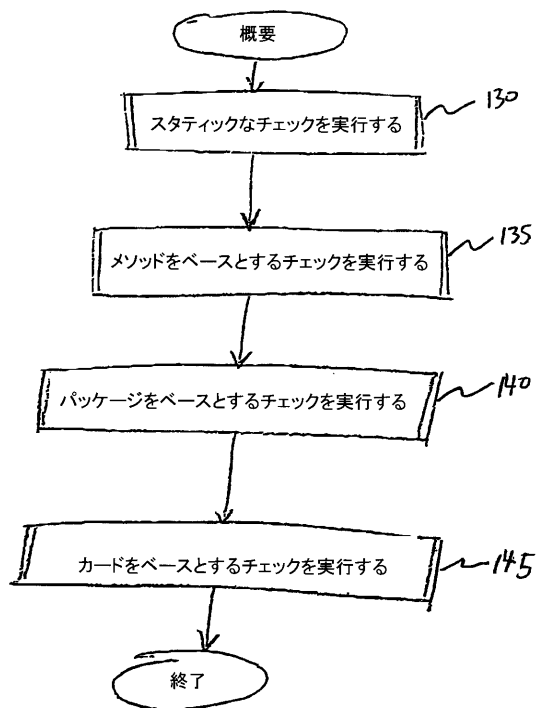


Fig. 2

【図 3】

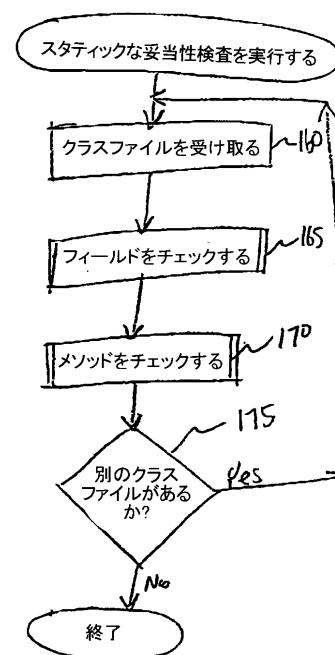


Fig. 3

【図 4 A】

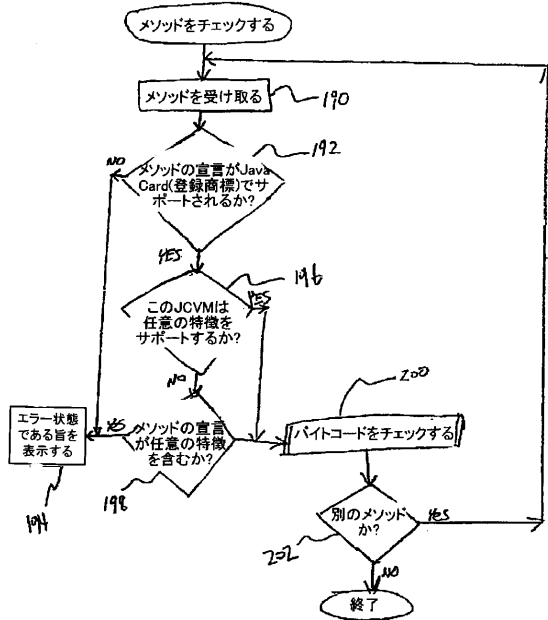


Fig. 4A

【図 4 B】

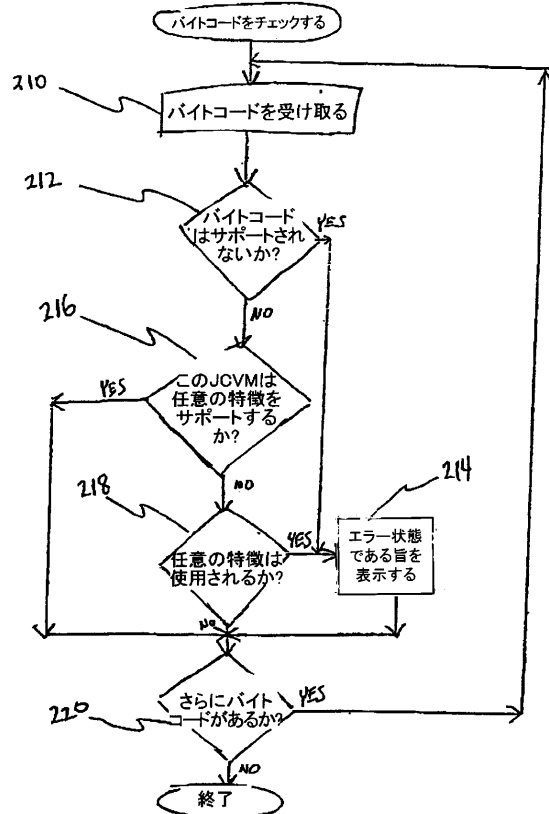


Fig. 4B

【図 5】

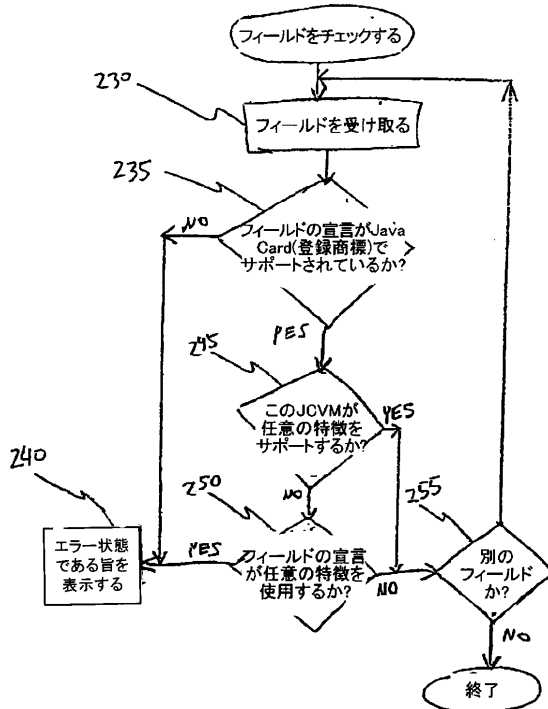


Fig. 5

【図 6】

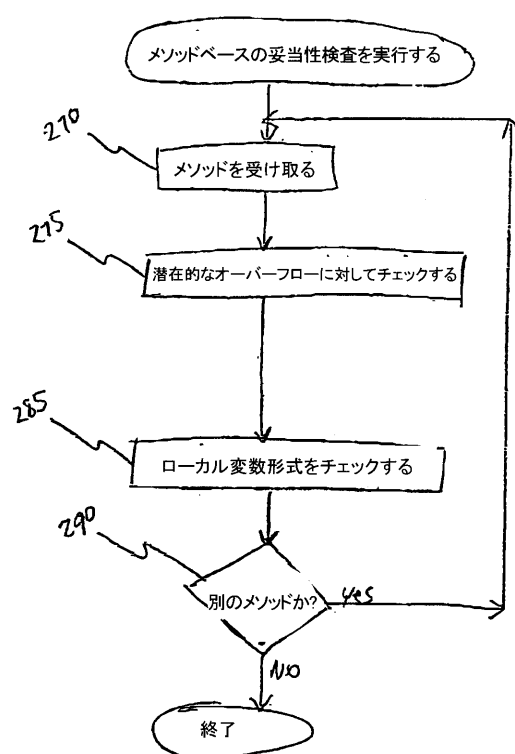


Fig. 6

【図 7】

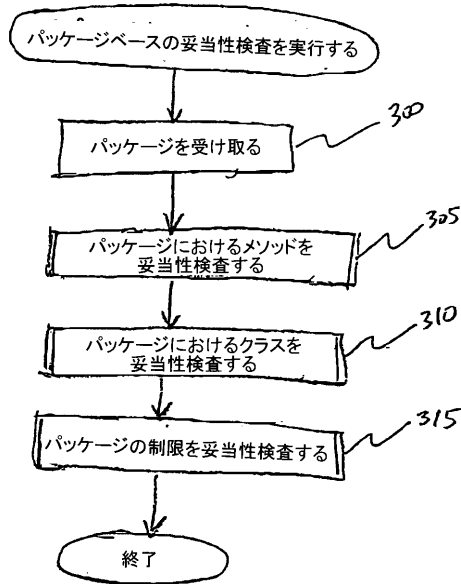


Fig. 7

【図 8】

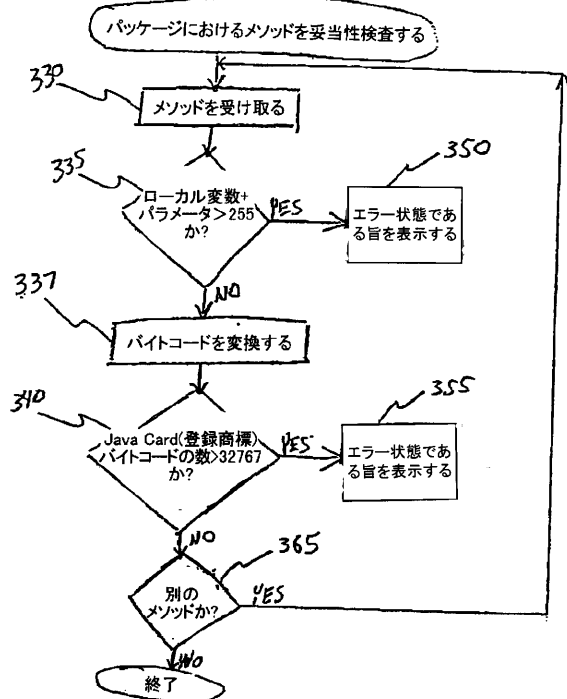


Fig. 8

【図 9 A】

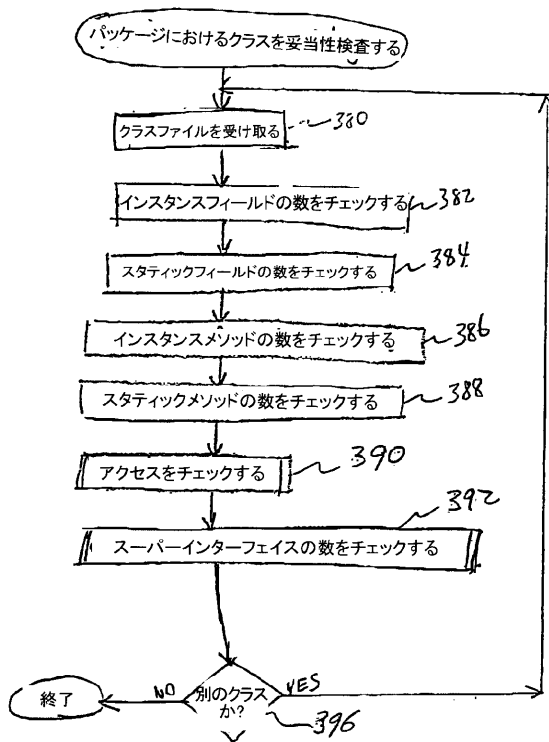


Fig. 9A

【図 9 B】

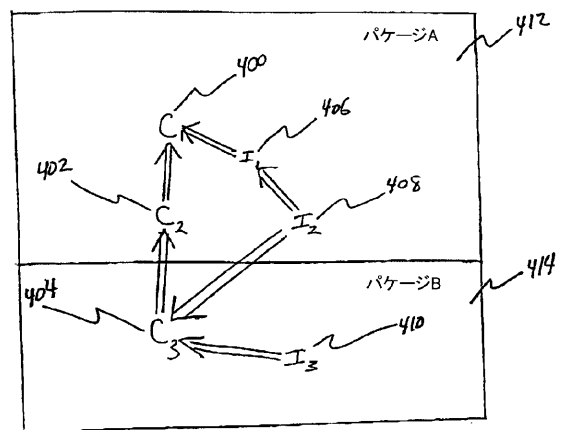


Fig. 9B

【図9C】

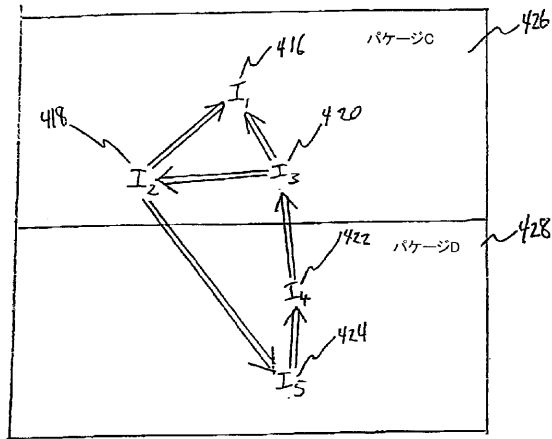


Fig. 9C

【図10A】

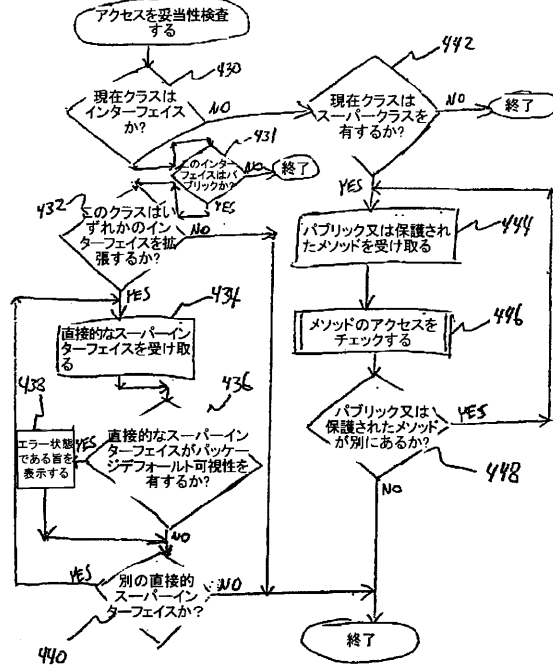


Fig. 10A

【図10B】

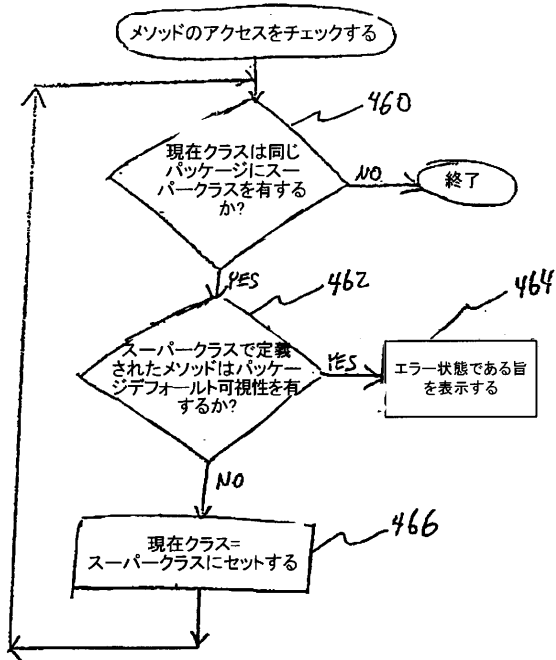


Fig. 10B

【図11】

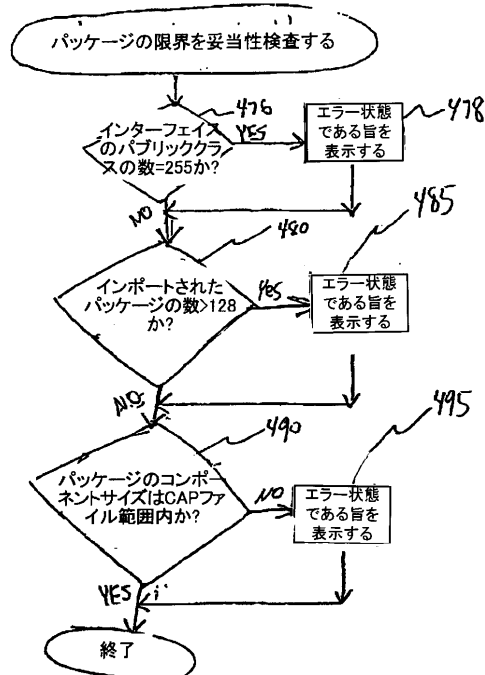


Fig. 11

【図 12】

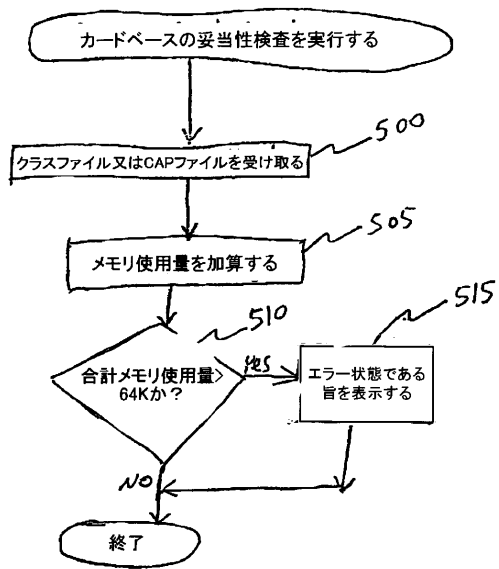


Fig. 12



---

フロントページの続き

## (56)参考文献 特開平11-073328(JP,A)

国際公開第99/049392(WO,A1)

国際公開第98/037526(WO,A1)

河南 敏, 最新Javaコンセプトvol.3 Java Card: プラットフォーム非依存の多機能アプリケーションの実現, Computer Today, 日本, 株式会社サイエンス社, 1999年 1月 1日, 第16巻、第1号, 第68-73頁

早坂 利之, プログラマに聞く アプリケーション配布につまずかないための注意点, 日経ソフトウェア, 日本, 日経BP社, 1999年 8月24日, 第2巻、第10号, 第108-115頁

平鍋 健児, Javaとオブジェクト指向の真価を引き出すソフトウェア設計基礎講座 特別編 Javaのデザイン・パターン, Java WORLD, 日本, 株式会社IDGコミュニケーションズ, 1999年11月 1日, 第3巻、第11号, 第88-92頁

高田・田丸著, オープン化の為にリアルタイム技術とITRONプロジェクトにおける取組み, システム/制御/情報, 日本, システム制御情報学会, 1999年 1月15日, 第43巻、第1号, 第34-41頁

チェン ジクン, Javaが切り開くデバイス・ディベロップメントの新地平 Javaデバイス・フロンティア 第2回 Java Card用のアプレットを作成する, Java WORLD, 日本, 株式会社IDGコミュニケーションズ, 1999年11月 1日, 第3巻、第11号, 第102-109頁

## (58)調査した分野(Int.Cl., DB名)

G06F 11/36

G06F 9/44

G06F 11/28