

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2008-533591

(P2008-533591A)

(43) 公表日 平成20年8月21日(2008.8.21)

(51) Int.Cl. F 1 テーマコード (参考)
G 0 6 K 7/10 (2006.01) G 0 6 K 7/10 N 5 B 0 7 2

審査請求 未請求 予備審査請求 未請求 (全 62 頁)

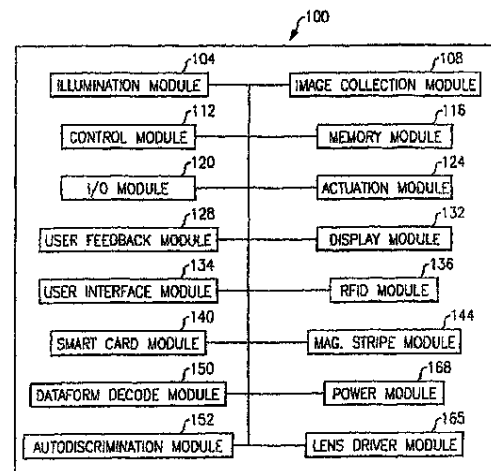
(21) 出願番号 特願2008-500844 (P2008-500844) (86) (22) 出願日 平成18年3月7日 (2006.3.7) (85) 翻訳文提出日 平成19年11月7日 (2007.11.7) (86) 国際出願番号 PCT/US2006/008114 (87) 国際公開番号 W02006/098955 (87) 国際公開日 平成18年9月21日 (2006.9.21) (31) 優先権主張番号 11/077, 975 (32) 優先日 平成17年3月11日 (2005.3.11) (33) 優先権主張国 米国 (US) (31) 優先権主張番号 11/077, 976 (32) 優先日 平成17年3月11日 (2005.3.11) (33) 優先権主張国 米国 (US)	(71) 出願人 503261948 ハンド ヘルド プロダクツ インコーポ レーティッド アメリカ合衆国 ニューヨーク州 131 53 スカネアテレス フォールズ ヴィ ジョンス ドライブ 700 (74) 代理人 100081813 弁理士 早瀬 憲一 (72) 発明者 ワン イジウン アメリカ合衆国 カリフォルニア州 95 014 クパチーノ リンダ アン プレ イス 10127
--	--

最終頁に続く

(54) 【発明の名称】 グローバル電子シャッター制御を持つバーコード読み取り装置

(57) 【要約】

発明は、1次元、または2次元バーコードのような目標の、鮮明なひずみのない画像を獲得するためのイメージリーダーおよび対応する方法を特徴づける。1つの実施形態において、イメージリーダーは、2次元CMOSベースイメージセンサアレイ、タイミングモジュール、照明モジュール、および制御モジュールからなる。目標が照明される時間は、照明期間と言われる。イメージセンサアレイによるイメージの捕獲は、1つの実施形態においては、実質的にすべてのピクセルを、同時に露出させることが可能なタイミングモジュールにより駆動される。ピクセルが集合的に活性化されて入射光を電荷に変換することのできる時間は、センサアレイのための露出時間を定義する。1つの実施形態において、少なくとも露出期間の一部は、照明期間の間に起こる。



【特許請求の範囲】**【請求項 1】**

対象からのイメージデータを集める相補型金属半導体（CMOS）ベースバーコード読み取り装置であって、該CMOSベースバーコード読み取り装置は、以下のものからなる：

少なくとも1つのCMOSベースのイメージセンサアレイを含む集積回路、該CMOSベースのイメージセンサアレイは、第1の複数の画素、および第2の複数の画素よりなり、該バーコード読み取り装置は、CMOSベースのイメージセンサアレイの第1の複数の画素を、CMOSベースのイメージセンサアレイの第2の複数の画素とは独立して、選択的にアドレスし、読み出すようにプログラム可能であり、前記CMOSベースイメージセンサアレイの各ピクセルは、光検出領域、増幅器、および不透明シールドされたデータ蓄積領域をもつ；

10

前記イメージセンサアレイを収容する携帯可能なハウジング；

グローバル電子シャッター制御回路網、該グローバル電子シャッター制御回路網は、該CMOSベースイメージセンサアレイの全体フレームの画素のすべて、またはほとんどすべての同時の露光の原因となることのできる露光制御タイミングパルスを生成するよう構成されており、

少なくとも1つの光源、であって、照射制御タイミングパルスに応答して対象を照射するよう構成され、該光源は、集積回路と電気的に通信しており、

ここで、少なくとも前記照射制御タイミングパルスの一部は、前記露光制御タイミングパルスのすくなくとも一部とオーバーラップし、かつ、

バーコード処理モジュール、であって、集められたイメージデータにおけるバーコードシンボルの表示を特定することができる。

20

【請求項 2】

請求項 1 によるCMOSベースイメージリーダーであって、前記対象を照明することは、照明モジュール内における光源を、過度に駆動することよりなる。

【請求項 3】

請求項 2 によるCMOSベースイメージリーダーであって、前記光源は、発光ダイオードよりなる。

【請求項 4】

請求項 1 によるCMOSベースイメージリーダーであって、前記照明制御タイミングパルスは、露光制御タイミングパルスより短い持続時間を持つ。

30

【請求項 5】

請求項 1 によるCMOSベースイメージリーダーであって、前記照明制御タイミングパルスは、露光制御タイミングパルスより短い持続時間を持つ。

【請求項 6】

請求項 1 によるCMOSベースイメージリーダーであって、前記照明制御タイミングパルスは、前記露光制御タイミングパルスの開始の前に開始し、前記照明制御タイミングパルスが、前記露光制御タイミングパルスの終了の前に終了する。

【請求項 7】

請求項 1 によるCMOSベースイメージリーダーであって、前記露光制御タイミングパルスは、3.7ミリ秒より小さい持続時間を持つ。

40

【請求項 8】

請求項 1 によるCMOSベースイメージリーダーであって、前記目標は、シンボロジーを含む。

【請求項 9】

請求項 8 によるCMOSベースイメージリーダーであって、前記シンボロジーは、1次元バーコードである。

【請求項 10】

請求項 8 によるCMOSベースイメージリーダーであって、前記シンボロジーは、2次元バーコードである。

【請求項 11】

50

請求項 10 による CMOS ベースイメージリーダーであって、前記 2 次元のバーコードは PD F417 バーコードである。

【請求項 12】

バーコードシンボルからイメージデータを集める携帯可能なバーコード読み取り装置であって、該バーコード読み取り装置は、以下のものからなる：

ハンドヘルドハウジング；

少なくとも 1 つの 2 次元イメージセンサアレイを含む集積回路であって、該 2 次元イメージセンサアレイは、複数の活性ピクセルを含み、かつ、上記ハンドヘルドハウジング内に配置され、各活性ピクセルは、少なくとも 1 つのシールドされたデータストア領域を含み、該 2 次元イメージセンサアレイは、入射光強度を出力電圧に変換する遷移関数を用いることができ、該遷移関数は、第 1 の傾斜をもつ第 1 の領域、および第 2 の傾斜をもつ第 2 の領域をもつものであり、該 2 次元イメージセンサアレイは、入射光強度が特定のレベル以上であるとき、前記遷移関数の第 2 の傾斜を用いることができ、該 2 次元イメージセンサアレイは、入射光強度が特定のレベル以下であるとき、前記遷移関数の第 1 の傾斜を用いることができる；

10

マニュアルトリガー、ここで、前記バーコード読み取り装置は、前記マニュアルトリガーを押すと、トリガー信号を発生し、前記バーコード読み取り装置を、アイドル状態から、活性読み出し状態に駆動するよう構成される；および、

露出タイミング制御回路網であって、該露出タイミング制御回路網は、イメージセンサアレイにおける、すべて、あるいはほとんどすべてのピクセルを、同時に露出させて入力放射を光変換させることのできる露出制御タイミングパルスを生成するよう構成され、ここで、前記携帯可能なバーコード読み取り装置は、前記マニュアルトリガーの押下に続いて、前記バーコード読み取り装置が、イメージデータを集め、かつ該イメージデータをバーコードデコードモジュールに転送するよう構成される。

20

【請求項 13】

請求項 12 によるバーコードイメージリーダーであって、前記露光制御タイミングパルスは、3.7 ミリ秒より小さい持続時間を持つ。

【請求項 14】

請求項 12 によるバーコードイメージリーダーであって、前記 2 次元イメージアレイセンサのダイナミックレンジは、65 デシベルより大きい。

30

【請求項 15】

請求項 12 によるバーコードイメージリーダーであって、前記バーコードイメージリーダーは、2 次元バーコードからイメージデータを集める。

【請求項 16】

請求項 15 によるバーコードイメージリーダーであって、前記 2 次元バーコードは、PD F417 バーコードである。

【請求項 17】

バーコードシンボルからバーコードデータを集め、処理するバーコード読み取り装置であって、該バーコード読み取り装置は、以下のものからなる：

バーコードシンボルから反射される光放射を受ける 2 次元ピクセルアレイ、該 2 次元ピクセルアレイは、第 1 の複数の画素、および第 2 の複数の画素よりなり、該バーコード読み取り装置は、該バーコード読み取り装置が、前記 2 次元アレイから、前記アレイの第 2 の複数のピクセルとは独立して該アレイの第 1 の複数のピクセルから、選択的にイメージデータをアドレスし、読み出すよう制御されることができ、該ピクセルの各々は、光感受領域、および不透明シールドされたデータ蓄積領域よりなる；

40

前記 2 次元ピクセルアレイを収容するハンドヘルドハウジング；

バーコードシンボルから反射された光放射を、2 次元ピクセルアレイ上に向ける光学素子；

前記 2 次元ピクセルアレイと関連したグローバル電子シャッターであって、該グローバル電子シャッターは、該 2 次元ピクセルアレイにおける全体フレームの画素のすべて、ま

50

たはほとんどすべてを、同時に露光させることができるものであり；および、

バーコード処理モジュール、該バーコード処理モジュールは、２次元ピクセルアレイと電氣的に通信し、該バーコード処理モジュールは、集められたイメージデータにおけるバーコードシンボルの表示を識別することができる。

【請求項１８】

請求項１７によるバーコードイメージリーダーであって、２次元イメージセンサアレイは、相補型金属酸化物（CMOS）イメージセンサである。

【請求項１９】

請求項１７によるバーコードイメージリーダーであって、イメージデータを出力データを生成するよう処理することは、複数のバーコードタイプの間を、区別することである。

10

【請求項２０】

対象からのイメージデータを集める相補型金属半導体（CMOS）ベースバーコード読み取り装置であって、該CMOSベースバーコード読み取り装置は、以下のものからなる：

CMOSベースイメージセンサアレイ、該CMOSベースイメージセンサアレイは、複数の行ピクセルよりなり、該CMOSベースイメージセンサアレイの各ピクセルは、ピクセルアンプ、光検出器領域、および不透明シールドされたデータ蓄積領域よりなる活性ピクセルであり；

前記イメージセンサアレイを収容するハンドヘルドハウジング；

前記CMOSベースイメージセンサアレイと電氣的に通信するタイミングモジュール、該タイミングモジュールは、露出期間の間に、CMOSベースイメージセンサアレイのフルフレームのピクセルを同時に露出させるよう構成されている；

20

目標を照明期間の間に照明するよう構成されている照明モジュール、該照明モジュールは、タイミングモジュールと電氣的に通信している；

タイミングモジュール、および照明モジュールと電氣的に通信する制御モジュール、該制御モジュールは、露出期間の少なくとも一部が、照明期間の間に起こるようにするよう構成されている；および、

集められたイメージデータにおけるバーコードシンボルの表示を識別することのできるバーコード処理モジュール。

【発明の詳細な説明】

30

【技術分野】

30

【０００１】

このPCT出願は、タイトル“Bar Code Reading Device With Global Electronic Shutter Control”を持つ、２００５年３月１１日に提出された米国特許出願第１１／０７７，９７５号、およびタイトル“System And Method To Automatically Focus An Image Reader”を持つ、２００５年３月１１日に提出された米国特許出願第１１／０７７，９７６号、の優先権を主張するものである。上の出願のそれぞれの優先権は主張され、そして上の出願のそれぞれが全部ここに参照によって含まれる。

【０００２】

本発明は、一般にイメージデータ収集に関係し、特に、調和した照明と、全体的なシャッター制御とを伴ったイメージデータ収集器に関係する。

40

【背景技術】

【０００３】

ハンドヘルドで、かつ固定してマウントされたバーコードおよび機械コードリーダー、等の多くの伝統的なイメージリーダーは、CCD（電荷転送素子）ベースのイメージセンサを用いている。CCDベースのイメージセンサは、入射光エネルギーを電荷のパケットに変換する電氣的に結合された光感受性フォトダイオードのアレイを含む。動作において、電荷パケットは、以下の処理のために、CCDイメージセンサの外にシフトされる。

【０００４】

いくつかのイメージリーダーは、CMOSベースのイメージセンサを代替的な撮像技術として用いる。CCDでは、CMOSベースのイメージセンサは、入射光エネルギーを電荷に変換す

50

る光感受性フォトダイオードのアレイを含む。しかしながら、CCDと異なり、CMOSベースのイメージセンサは、2次元アレイ内の各ピクセルが、直接アドレスされることを許す。これの1つの利点は、フルフレームのサブ領域を、独立にアクセスすることができることである。CMOSベースのイメージセンサのもう1つの利点は、一般に、それらは、ピクセル当たりのより低いコストを持つことである。これは主に、CMOSイメージセンサが、マイクロプロセッサ等の共通集積回路を製造する高体積ウェハ製造施設内で、標準CMOSプロセスにより作られることによる。より低いコストに加えて、共通製造プロセスは、CMOSピクセルアレイを、クロックドライバ、デジタルロジック、A/Dコンバータ等の他の標準的な電子デバイスとともに単一回路上に集積できることを意味する。これは、次に、空間的要件を低減し、電力の使用を低下させるさらなる利点を有する。

10

【0005】

CMOSベースのイメージリーダーは、伝統的にピクセルをセンサアレイ内に露出させるために、回転式シャッターを使ってきた。回転するシャッターアーキテクチャにおいては、行ピクセルが活性化され、順に読み出される。1ピクセルのための露光あるいは積分時間は、ピクセルがリセットされるのと、その値が読み出されるのとの間の時間である。この概念は、図2Aに表される。図2Aにおいて、行「a」から「n」の各行のための露光は、 $4a \dots 4n$ (一般に、4) で表現される。各バーの水平の伸び8は、特定の行のための露光期間に対応することが意図される。各バー4の水平配置位置は、各行のピクセルが露出されるシフト時間期間を示唆するものである。図2Aに見られるように、順次の行の露光期間は、重なり合う。これは図2Bに示される回転シャッターアーキテクチャのためのタイミング図に関してより詳細に示される。該タイミング図の、第2の12ライン、および第3の16ラインは、それぞれ、行「a」のためのリセットタイミング信号、および読み出しタイミング信号を表している。第4の20ライン、および第5の24ラインは、それぞれ、行「b」のための、リセットタイミング信号、および読み出しタイミング信号を表している。両図2Aおよび2Bにおいて示されるように、行「b」のための露光は、行「a」について値が読み出される前に開始される。隣接する行ピクセルのための露光時間は、代表的に、数百行のピクセルを、1フレームのデータの捕獲の間に露出し、読み出さなければならないため、実質的にオーバーラップする。第1のライン28上の照明タイミングにより示されるように、そのオーバーラップする露出期間を持つ回転シャッターアーキテクチャは、照明がすべての行に対して与えられるよう、照明源が1フレームのデータを獲得するのに必要とされる実質的にすべての時間の間中残っていることを要求する。

20

30

【0006】

動作において、回転するシャッターアーキテクチャは、少なくとも2つの不利を受ける；イメージ歪と、イメージぼやけ、である。イメージ歪は、各行のピクセルが露出される時間が異なることによる結果物である。イメージ歪の効果は、速く動く物体が見られるように記録されるとき、最も顕著である。その効果は、バスのイメージピクセル50が、視野のフィールドを右から左へ通過するのを回転するシャッターで撮ったイメージを表す図3に示されるイメージにおいて証明される。上端行のバスイメージピクセル54は、底の行のピクセル58より早くにとられ、かつバスは左に進んでいるので、底の行のバスイメージピクセル58は、上端行のバスイメージピクセル54に対し、左に変位される。

40

【0007】

イメージぼやけは、イメージリーダーでの回転するシャッターアーキテクチャにおいて代表的に要求される長い露出時間の結果物である。上記したように、回転するシャッターアーキテクチャにおいては、照明源は、1フレームのデータを獲得するのに必要とされる実質的にすべての時間の間、残っていなければならない。バッテリー、および/または照明源の限界により、1全フレームのデータの獲得の間に与えられる光は、短い露出時間では通常充分ではない。短い露出時間なしでは、ぼやけを起こす効果が顕著となる。ぼやけを起こす効果の共通の例は、例えば、ハンドヘルドイメージリーダーの手ぶれによるイメージセンサの変位を含む。

50

【 0 0 0 8 】

イメージ歪およびイメージぼやけを含む、現在のCMOSイメージリーダーの欠点を克服するイメージリーダーが必要とされる。

【特許文献1】米国特許第6,230,975号明細書

【特許文献2】米国特許出願公開第2002/179713号明細書

【特許文献3】米国特許第6,073,851号明細書

【発明の開示】

【 0 0 0 9 】

1つの側面において、本発明は、目標からイメージデータを集めるための相補型金属酸化物半導体（CMOS）ベースのイメージリーダーを特徴づける。該CMOSベースのイメージャーリーダーは、CMOSベースのイメージセンサアレイ；該CMOSベースのイメージセンサアレイと電氣的に通信するタイミングモジュールよりなる。該タイミングモジュールは、露出期間の間に、CMOSベースのイメージセンサアレイの全フレームのピクセルを、同時に露出させることができる。該CMOSベースのイメージリーダーはまた、照明期間の間に、目標を照らすことができる照明モジュールをも有する。該照明モジュールは、タイミングモジュールと電氣的に通信する。該CMOSベースのイメージリーダーはさらに、タイミングモジュール、および照明モジュールと電氣的に通信する制御モジュールを有する。該制御モジュールは、少なくとも露出期間の少なくとも一部を、照明期間の間に起こるようにすることができる。CMOSベースのイメージリーダーの1つの実施形態において、目標を照明することは、照明モジュール内の光源を過度に駆動することよりなる。もう1つのCMOSベースのイメージリーダーの実施形態において、光源は、発光ダイオードよりなる。CMOSベースのイメージリーダーのさらなる実施形態において、露出期間は、照明期間の開始の後に開始し、露出期間は、照明期間の終了の前に終了する。CMOSベースのイメージリーダーのさらにもう1つの実施形態において、照明期間は、露出期間の開始の後に開始し、照明期間は、露出期間の終了の前に終了する。CMOSベースのイメージリーダーのさらにもう1つの実施形態において、照明期間は、露出期間の開始の前に開始し、照明期間は、露出期間の終了の前に終了する。CMOSベースのイメージリーダーのまださらなる実施形態において、露出期間は、3.7ミリ秒以下の持続時間を持つ。CMOSベースのイメージの種々の実施形態において、目標は、コード39あるいはUPCコードのような1次元バーコード、あるいは、PDF417バーコード、アズテックシンボル、またはデータマトリクスシンボルのような2次元バーコード、等のシンボロジーを含む。

【 0 0 1 0 】

もう1つの側面において、本発明は、目標からイメージデータを集めるための相補型金属酸化物半導体（CMOS）ベースのイメージリーダーを特徴づける。該CMOSベースイメージャーリーダーは、少なくともCMOSベースのイメージセンサアレイ、および全体的な電子的シャッター制御回路網を含む集積回路よりなる。該全体的な電子シャッター制御回路は、CMOSベースのイメージセンサアレイの全体フレームのピクセルの実質的に全ての同時の露出を起こすことのできる露出制御タイミングパルスを生成することができる。該CMOSベースのイメージリーダーはまた、集積回路と電氣的に通信する光源をも有する。該光源は、照明制御タイミングパルスに応じて、シンボロジーを含み、目標を照らすことができる。該照明制御タイミングパルスの少なくとも一部は、露出制御タイミングパルスの間に起こる。該CMOSベースのイメージリーダーの1つの実施形態において、目標を照らすことは、光源を過度に駆動することよりなる。CMOSベースのイメージリーダーのもう1つの実施形態において、光源は、発光ダイオードよりなる。CMOSベースのイメージリーダーのさらなる実施形態において、露出期間は、照明期間の開始の後に開始し、露出期間は、照明期間の終了の前に終了する。CMOSベースのイメージリーダーのさらにもう1つの実施形態において、照明期間は、露出期間の開始の前に開始し、照明期間は、露出期間の終了の前に終了する。CMOSベースのイメージリーダーのまだ追加的な実施形態において、照明期間は、露出期間の開始の前に開始し、照明期間は、露出期間の終了の前に終了する。CMOSベースのイメージリーダーのまださらなる実施形態において、露出期間は、3.7ミリ秒以下の持

10

20

30

40

50

続時間を持つ。CMOSベースのイメージリーダーの種々の実施形態において、目標は、コード39あるいはUPCコードのような1次元バーコード、あるいは、PDF417バーコード、アズテックシンボルまたはデータマトリクスシンボルのような2次元バーコード、等のシンボロジーを含む。

【0011】

さらなる側面において、本発明は、目標からイメージデータを集めるためのイメージリーダーを特徴づける。該イメージリーダーは、少なくともイメージセンサアレイ、および露出タイミング制御回路網を含む集積回路よりなる。該露出タイミング制御回路網は、該イメージセンサアレイにおいて実質的にすべてのピクセルを同時に露出させることのできる露出制御タイミングパルスを生成することができる。該イメージリーダーはまた、集積回路と電氣的に応答して、目標を照らすことのできる光源を備える。前記照明制御タイミングパルスの少なくとも一部は、前記露出制御タイミングパルスの間に起こる。該イメージリーダーの1つの実施形態において、照明制御タイミングパルスは照明モジュールによって生成される。イメージリーダーのもう1つの実施形態において、照明制御タイミングパルスと前記露出制御タイミングパルスとのオーバーラップは、集積回路および照明モジュールと電氣的に通信する制御モジュールによって調整される。イメージリーダーのさらなる実施形態において、制御モジュールは、マイクロプロセッサよりなる。イメージリーダーの1つの実施形態において、目標を照らすことは光源を過度に駆動することよりなる。イメージリーダーのもう1つの実施形態において、光源は、発光ダイオードよりなる。イメージリーダーのさらなる実施形態において、露出期間は、照明期間の開始の後に開始し、露出期間は、照明期間の終了の前に終了する。イメージリーダーのさらにもう1つの実施形態において、照明期間は、露出期間の開始の後に開始し、照明期間は、露出期間の終了の前に終了する。イメージリーダーのまだ追加的な実施形態において、照明期間は、露出期間の開始の前に開始し、照明期間は、露出期間の終了の前に終了する。イメージリーダーのまださらなる実施形態において、露出期間は、3.7ミリ秒以下の持続時間を持つ。CMOSベースのイメージリーダーの種々の実施形態において、目標は、コード39あるいはUPCコードのような1次元バーコード、あるいは、PDF417バーコード、アズテックシンボルまたはデータマトリクスシンボルのような2次元バーコード、等のシンボロジーを含む。

【0012】

もう1つの側面において、本発明は、目標からイメージデータを集めるための方法の特徴づける。該方法は、照明制御タイミングパルスに応答して、目標を照明するよう光源を活性化する。光源の活性化は、照明制御タイミングパルスの期間中の間、起こる。該方法はまた、入射する放射を光変換するよう、複数のピクセルを同時に活性化することよりなる。該複数のピクセルの活性化は、露出制御タイミングパルスに応答して起こる。該方法はさらに、複数のピクセルのおのおのにより集められたイメージデータを、該複数のピクセルのおのおのの遮蔽された部分にストアすることよりなる。該イメージデータのストアは、露出制御タイミングパルスに応答して起こる。該方法はさらに、複数のピクセルからイメージデータを読み出すことよりなり、ここで、少なくとも露出制御タイミングパルスの一部は、照明制御タイミングパルスの間に起こる。1つの実施形態において、該方法はさらに、照明制御タイミングパルスと露出制御タイミングパルスの間にオーバーラップを調整することよりなる。該調整は制御モジュールによって指令される。該方法の1つのそのような実施形態において、制御モジュールはマイクロプロセッサより構成される。該方法のもう1つの実施形態において、目標を照明することは、照明モジュール内の光源を過度にドライブすることよりなる。該方法の追加の実施形態において、光源は、発光ダイオードよりなる。該方法のさらなる実施形態において、イメージデータをストアすることは、露出制御タイミングパルスの停止部分に応答して起こる。該方法の追加の実施形態において、露出期間は、照明期間の開始の後に開始し、露出期間は、照明期間の終了の前に終了する。該方法のさらにもう1つの実施形態において、照明期間は、露出期間の開始の後に開始し、照明期間は、露出期間の終了の前に終了する。該方法のさらにもう1つの実施

10

20

30

40

50

形態において、照明期間は、露出期間の開始の前に開始し、照明期間は、露出期間の終了の前に終了する。該方法のまたさらなる実施形態において、露出期間は、3.7ミリ秒以下の持続時間を持つ。CMOSベースのイメージリーダーの種々の実施形態において、目標は、コード39あるいはUPCコードのような1次元バーコード、あるいは、PDF417バーコード、アズテックシンボル、またはデータマトリクスシンボルのような2次元バーコード、等のシンボロジーを含む。

【0013】

もう1つの側面において、本発明は、バーコードシンボルからバーコードデータを集め、かつ、処理するバーコードイメージリーダーを特徴づける。該イメージリーダーは、バーコードシンボルから反射される光放射を受信する2次元アレイピクセルよりなり、該2次元アレイピクセルは、第1の複数のピクセル、および第2の複数のピクセルよりなり、該2次元アレイは、第2の複数のピクセルを読み出すのと独立して、第1の複数のピクセルを読み出すことができ、該ピクセルのおのおのは、光感受性領域と、不透明シールドされたデータストア領域とを有する。該イメージリーダーはまた、バーコードシンボルから反射された光放射を、2次元ピクセルアレイ上に向ける光学アセンブリよりなる。該イメージリーダーはさらに、該2次元ピクセルアレイと関連した全体的な電子的シャッターを有し、該全体的な電子的シャッターは、2次元アレイ内の実質的にすべてのピクセルを同時に露出することができる。該イメージリーダーはさらに、プロセッサモジュールよりなり、該プロセッサモジュールは、2次元ピクセルアレイと電気的に通信し、該プロセッサモジュールは、2次元ピクセルアレイからのイメージデータを処理して、デコードされたバーコードデータを生成することができる。バーコードイメージリーダーの1実施形態において、2次元イメージセンサアレイは、相補型金属酸化物(CMOS)イメージセンサである。バーコードイメージリーダーのもう1つの実施形態において、イメージデータを処理して出力データを生成することは、複数のバーコードタイプ間を、自動的に識別することよりなる。

【0014】

もう1つの側面において、本発明は、目標からイメージデータを集める相補型金属酸化物半導体(CMOS)ベースのイメージリーダーを特徴づける。該CMOSベースイメージリーダーは、CMOSベースイメージセンサアレイよりなり、該CMOSベースイメージセンサアレイは、第1の複数のピクセル、および第2の複数のピクセルよりなり、該CMOSベースイメージセンサアレイは、第2の複数のピクセルを読み出すのと独立して、第1の複数のピクセルを読み出すことができ、該CMOSベースイメージセンサアレイのピクセルのおのおのは、光感受性領域と、不透明シールドされたデータストア領域とを有する。該CMOSベースイメージセンサアレイはまた、CMOSベースイメージセンサアレイと電気的に通信するタイミングモジュールを有し、該タイミングモジュールは、該CMOSベースイメージセンサアレイの全フレームのピクセルを、露出期間の間に同時に露出するように構成されている。該CMOSベースイメージセンサアレイはまた、目標を照明期間の間に照明するよう構成された照明モジュールを有し、該照明モジュールは、タイミングモジュールと電気的に通信する。該CMOSベースイメージセンサアレイはさらに、タイミングモジュール、および照明モジュールと電気的に通信する制御モジュールを有し、該制御モジュールは、露出期間の少なくとも一部が照明期間の間に起こるようにするよう構成されている。

【0015】

さらなる側面において、本発明は、目標からイメージデータを集める相補型金属酸化物半導体(CMOS)ベースのイメージリーダーを特徴づける。該CMOSベースイメージリーダーは、少なくとも1つのCMOSベースイメージセンサアレイよりなり、該CMOSベースイメージセンサアレイは、第1の複数のピクセル、および第2の複数のピクセルよりなり、該CMOSベースイメージセンサアレイは、第2の複数のピクセルを読み出すのと独立して、第1の複数のピクセルを読み出すことができ、該CMOSベースイメージセンサアレイのピクセルのおのおのは、光感受性領域と、不透明シールドされたデータストア領域とを有する。該CMOSベースイメージセンサアレイはまた、グローバル電子シャッター制御回路を有し、該グ

ローバル電子シャッター制御回路は、該CMOSベースイメージセンサアレイの全フレームのピクセルの実質的にすべての同時の露出を起こさせることができる露出制御タイミングパルス生成するよう構成されている。該CMOSベースイメージセンサアレイはさらに、照明制御タイミングパルスに応答して目標を照らすように構成された光源を有し、該光源は、集積回路と電氣的に通信する。CMOSベースのイメージリーダーの動作において、照明制御タイミングパルスの少なくとも一部は、露出制御タイミングパルスの少なくとも一部と重なる。CMOSベースイメージリーダーの1つの実施形態において、目標を照らすことは、照明モジュール内の光源を過度にドライブすることによる。CMOSベースリーダーのもう1つの実施形態において、光源は、発光ダイオードから構成される。CMOSベースイメージリーダーのさらなる実施形態において、露出制御タイミングパルスは、照明制御タイミングパルスより短い持続時間を持つ。CMOSベースイメージリーダーのさらにもう1つの実施形態において、照明制御タイミングパルスは露出制御タイミングパルスより短い持続時間を持つ。CMOSベースイメージリーダーのさらにもう1つの実施形態において、照明制御タイミングパルスは、露出制御タイミングパルスの開始の前に開始し、照明制御タイミングパルスは、露出制御タイミングパルスの終了の前に終了する。CMOSベースイメージリーダーのまださらなる実施形態において、露出制御タイミングパルスは3.7ミリ秒以下の持続時間を持つ。CMOSベースイメージリーダーのさらに追加的な実施形態において、目標はシンボロジを含む。1つのそのような実施形態において、シンボロジは、1次元バーコードである。もう1つのそのような実施形態で、シンボロジは2次元のバーコードである。1つのそのような実施形態において、2次元のバーコードはPDF417バーコードである。

10

20

【0016】

さらなる側面において、本発明は、バーコードからイメージデータを集めるバーコードイメージリーダーを特徴づける。該イメージリーダーは、少なくとも1つの2次元イメージセンサアレイを含む集積回路よりなり、該2次元イメージセンサアレイは、複数の活性ピクセルを有し、各活性ピクセルは、少なくとも1つの遮蔽されたデータストア領域を有し、該2次元イメージセンサアレイは、入射光強度を、出力電圧に変換する遷移関数を用いることができ、該遷移関数は、第1のスロープをもつ第1の領域、および第2のスロープをもつ第2の領域を有し、該2次元イメージセンサアレイは、前記入射光強度が特定のレベル以上のとき、前記遷移関数の第2の領域を用いることができ、前記入射光強度が特定のレベル以下のとき、前記遷移関数の第1の領域を用いることができる。バーコードイメージリーダーはまた、露出タイミング制御回路をもち、該露出制御タイミングパルスは、イメージセンサ内のすべての、または実質的にすべてのピクセルを同時に露出し、入射放射を光変換することができる。1つの実施形態において、露出制御タイミングパルスは3.7ミリ秒以下の持続時間を持つ。もう1つの実施形態において、センサのダイナミックレンジは、65デシベルより大きい。

30

【0017】

さらにもう1つの側面において、本発明は、イメージリーダーを自動的に焦点合わせする方法を特徴づける。該方法は、目標から反射された光エネルギーを、光学システムによりイメージセンサ上に向けることよりなる。該方法はまた、イメージセンサ内の複数の行のピクセルを、1フレーム露出期間の間に順に露出することよりなり、該フレーム露出期間は、前記複数の行の最初のもの露出の開始から前記複数の行の最後のものの露出の終了に至る期間として定義される。該方法はさらに、イメージリーダーから第1の距離にある目標の鮮明な像がイメージセンサ上にある第1の設定から、イメージリーダーから第2の距離にある目標の鮮明な像がイメージセンサ上にある第2の設定に、光学システムを増分ステップごとに変化させることよりなる。該方法はさらに、イメージセンサ内の複数の行のピクセルから複数の行のイメージデータを読み出すことよりなり、ここで、該光学システムを増分ステップごとに変化させることは、フレーム露出期間のすくなくとも一部の期間の間に起こる。1つの実施形態において、該方法はさらに、複数の行のイメージデータを解析し、イメージセンサ上に形成される目標の鮮明なイメージに対応する、該光学シ

40

50

ステムのための適切な設定を決定することよりなる。ある付加的な実施形態において、該方法はまた、イメージセンサ内の複数の行を、同時に露出し、目標の像を生成することよりなる。該方法の1つの実施形態において、イメージリーダーにおける隣接するラインのピクセルのための露出期間は、重なり合う。該方法のもう1つの実施形態において、該目標は、シンボロジーを含む。1つのこのような実施形態において、該シンボロジーは、1次元バーコードである。もう1つのこのような実施形態において、該シンボロジーは、2次元バーコードである。

【0018】

もう1つの側面において、本発明は、自動焦点合わせ能力を持つイメージリーダーを特徴づける。該イメージリーダーは、少なくともイメージセンサアレイを含む集積回路よりなる。該イメージリーダーはまた、目標からの光をイメージセンサアレイ上に向けることのできる光学システムよりなり、該光学システムは、複数の焦点設定を持ち、第1の焦点設定は、イメージリーダーからの第1の距離にある目標の鮮明な像がイメージセンサ上にあることに対応し、第2の焦点設定は、イメージリーダーから第2の距離にある目標の鮮明な像がイメージセンサ上にあることに対応する。該イメージリーダーはさらに、イメージセンサアレイ内の複数の行のピクセルを、順に露出し、焦点の合っているイメージデータを集めるよう構成された回転するシャッター制御モジュールよりなる。該イメージリーダーはさらに、焦点の合っているイメージデータを解析して、目標の鮮明な像に対応する目標がイメージセンサ上に形成されている第1の設定を決定するよう構成され、ここで、光学システムは、回転シャッター制御モジュールが、複数の行のピクセルを順次露出する時間期間の少なくとも一部の間に第1の焦点設定から第2の焦点設定に増分ステップごとに変化させることのできる、自動焦点合わせモジュールよりなる。1つの実施形態において、イメージリーダーはさらに、一度、目標のためのフォーカス設定が決定されれば、イメージセンサアレイにおける複数のラインのピクセルを、同時に露出させ、1フレームのイメージデータを集めるように構成されたグローバル電子シャッター制御モジュールを有する。イメージリーダーのもう1つの実施形態において、回転シャッター制御モジュール、およびグローバル電子シャッター制御モジュールは、イメージセンサアレイを含む同一集積回路上に集積されている。イメージリーダーのさらなる実施形態において、回転シャッター制御モジュール、およびグローバル電子シャッター制御モジュールは、単一のイメージアレイ制御モジュール内に結合されている。イメージリーダーの追加的な実施形態において、回転シャッター制御モジュールは、隣接する行のピクセルのための露出期間が重なり合うことを可能とするものである。

【0019】

もう1つの側面において、本発明は、雰囲気光イメージの劣化を最小にするためのイメージリーダーを特徴づける。該イメージリーダーは、少なくとも1つのイメージセンサアレイを含む集積回路よりなり、該イメージセンサアレイは、光強度決定のために適した信号を与える。該イメージリーダーはまた、イメージセンサアレイ内の複数のラインのピクセルを順次露出させるよう構成された回転シャッター制御モジュールよりなる。該イメージリーダーはさらに、イメージセンサアレイ内の複数のラインのピクセルを、同時に露出させるよう構成され、ここで、回転シャッター制御モジュールと、グローバル電子シャッター制御モジュールのうちの1つが、光強度測定に適した信号に応答してイメージセンサアレイを制御するよう選択されることができ、グローバル電子シャッター制御モジュールよりなる。イメージリーダーの1つの実施形態において、光強度決定に適した信号は、イメージリーダーの光源の強度に関する情報を含む。イメージリーダーのもう1つの実施形態において、光強度決定に適した信号は、最小積分時間が満たされているかどうかを決定するのに役立つ。イメージリーダーのさらなる実施形態において、光強度決定に適した信号は、現在の環境条件のための露出時間（積分時間としても知られる）が、計算された最小積分時間より小さいかどうかを決定するのに有用である。イメージリーダーのさらにもう1つの実施形態において、回転シャッター制御モジュール、およびグローバル電子シャッター制御モジュールは、同一集積回路上に集積されている。

【 0 0 2 0 】

もう1つの側面において、本発明は、イメージリーダーによって集められたイメージデータの劣化を最小にするための方法の特徴づける。該方法は、1つの雰囲気光強度に関係する少なくとも1つのパラメータを決定すること、および少なくとも1つのパラメータを分析することよりなる。該方法はまた、前記少なくとも1つのパラメータの分析に応答して、イメージリーダーにおけるイメージセンサアレイの制御を、グローバル電子シャッター制御モジュールから回転シャッター制御モジュールに切り替えることよりなる。該方法の1つの実施形態において、少なくとも1つのパラメータは、現在の環境条件のための露出時間を含む。もう1つのそのような実施形態において、少なくとも1つのパラメータを分析することは、現在の環境条件のための露出時間の所定の露出時間に対する比を計算することを含む。1つのそのような実施形態で、所定の露出時間は、イメージリーダーの光源に提供される照明に基づいている。該方法のもう1つの実施形態において、前記少なくとも1つのパラメータを分析することは、雰囲気光強度のイメージリーダーの光源の強度に対する比が、特定された閾値を越えるかを、決定することを含む。

10

【 0 0 2 1 】

本発明の、上述の、および他の目的、側面、特徴、および利点は、以下の記述から、および請求項から、一層明らかになるであろう。

発明の目的および特徴は、以下に記述される図面、および請求項を参照してよりよく理解されるであろう。図面は、必ずしも大きさを示すものではなく、むしろ、本発明の原則を説明することに強調がおかれる。図面において、種々の図を通して、同様の数字が、同様の部分を示すのに用いられる。

20

【 発明を実施するための最良の形態 】

【 0 0 2 2 】

本発明は、目標の鋭い歪んでいない像を獲得するためのイメージリーダー、および対応する方法の特徴づける。1つの実施形態において、該イメージリーダーは、すべて互いに電氣的に通信する、2次元CMOSベースイメージセンサアレイ、タイミングモジュール、照明モジュール、および制御モジュールよりなる。該照明モジュールは、反射された光が、該イメージセンサアレイにより集められて処理されるように、1次元、または2次元バーコードのようなシンボロジーのような目標上に、光を照射する。その間に目標が照明される時間は、照明期間といわれる。イメージセンサアレイによるイメージの捕獲は、1つの実施形態においては、アレイ内のすべての、または実質的すべてのピクセルを同時に露出させることのできるタイミングモジュールにより駆動される。センサアレイでのピクセルの同時の露出は、イメージリーダーをしてひずみのない像を獲得することを可能とする。ピクセルが集合的に活性化されて、入射光を電荷に光変換する時間は、センサアレイのための露出期間を定義する。該露出期間の終わりに、集められた電荷は、データが読み出されるまで、シールドされたストレージ領域に転送される。1つの実施形態において、露出期間、および照明期間は、制御モジュールの制御の下にある。1つのそのような実施形態において、該制御モジュールは、少なくとも露出期間の一部を、照明期間内に起こらせる。照明期間、あるいは低い雰囲気照明の環境における露出期間、あるいは高い雰囲気照明の環境における露出期間を十分に短くすることにより、本発明のイメージリーダーは、実質的にかすみのない像を、獲得することが可能である。

30

40

【 0 0 2 3 】

図1Aを参照して、本発明に従って構成された一般イメージリーダー100のブロック図が、示される。該一般イメージリーダーは、以下のものの1つ、またはそれ以上を含む：照明モジュール104、イメージ収集モジュール108、制御モジュール112、メモリモジュール116、I/Oモジュール120、作動モジュール124、ユーザフィードバックモジュール128、ディスプレイモジュール132、ユーザインタフェースモジュール134、無線周波数識別(RFID)モジュール136、スマートカードモジュール140、磁気ストライプカードモジュール144、デコーダモジュール150、自動識別モジュール152、および/または、1またはそれ以上のパワーモジュール168、およびレン

50

ズドライバモジュール 165。種々の実施形態において、該モジュールのおのものは、他のモジュールの 1 つ、またはそれ以上と通信する。1 つの実施形態において、イメージリーダー 100 は、イメージセンサ内の実質的にすべてのピクセルを露出させることのできるフルフレームの電子グローバルシャッターベースのイメージセンサをもつ、バーコードイメージリーダーよりなる。1 つのそのような実施形態において、イメージセンサは CMOS ベースのイメージセンサである。もう 1 つのそのような実施形態において、イメージセンサは、CCD ベースのイメージセンサである。

【0024】

制御モジュール 112 によって転送されたイメージデータを受けるとき、データフォームデコードモジュール 150 (バーコードシンボルデータフォームデコードモジュールであり得る) は、1 次元、または 2 次元バーコードのようなデータフォームの存在を示す、静穏ゾーンのようなマーカーについて、イメージデータをサーチする。もし、可能性のあるデータフォームデコードモジュールが見つければ、該データフォームデコードモジュール 150 は、1 つ、またはそれ以上のデータフォームデコードアルゴリズムを、イメージデータに適用する。もし、デコードの試みが成功すれば、該イメージリーダーは、デコードされたデータフォームデータを I/O モジュール 120 を通して出力し、成功的な読み出しを、ユーザインタフェースモジュール 134 を通してピープ音のような警告でシグナリングする。

【0025】

イメージリーダー 100 はまた、自動識別モジュール 152 を含むことができる。図 1 B を参照して、自動識別モジュール 152 は、相互に通信する、データフォームデコードモジュール 150、およびイメージ処理および分析モジュール 1208 を組み入れることができる。

【0026】

本実施形態において示されるように、イメージ処理および分析モジュール 1208 は、相互に通信する、特徴抽出モジュール 1212、一般化された分類モジュール 1216、署名データ処理モジュール 1218、OCR デコードモジュール 1222、およびグラフィックス分析モジュール 1224 を含む。さらに、図 1 B に見られるように、特徴抽出モジュール 1212 は、相互に通信する、2 値化モジュール 1226、ライン間引きモジュール 1228、および畳み込みモジュールを、有する。

【0027】

図 1 C は、図 1 B に示される自動識別モジュールを利用して、本発明の 1 実施形態を用いるプロセス 1300 を示す。該プロセス 1300 は、イメージリーダーが、作動モジュール 124 によって感じられるようなトリガーブルのような、作動イベントを記録し (ステップ 1302)、かつ、応答して、イメージリーダー 100 により目標からイメージデータを集める (ステップ 1304) ことよりなる。イメージデータ収集ステップは、例えば、プロセス 300、プロセス 400 (このプロセスは、2 度、行われる、図 13 と、図 23 および 24 参照)、プロセス 600、またはプロセス 800 に従って行われる。収集後、イメージデータはデータフォームデコードモジュール 150 に転送される (ステップ 1308)。データフォームデコードモジュールは、1 次元、または 2 次元バーコードのような、データフォームの存在を示す、静穏ゾーンのようなマーカーについて、イメージデータを検索する (ステップ 1310)。もし、可能性のあるデータフォームが見つければ、データフォームデコードモジュール 150 は、次のイメージデータに対して 1 またはそれ以上のデータフォームデコードアルゴリズムを適用する (ステップ 1314)。もし、デコードの試みが成功すれば、イメージリーダー 100 は、デコードされたデータフォームデータを出力し (ステップ 1318)、成功した読み出しを、ピープ音のような警告音でシグナリングする (ステップ 1322)。

【0028】

1 つの実施形態において、もしデコードの試みが成功しなければ、イメージデータはイメージ処理および分析モジュール 1208 に転送される (ステップ 1326)。もう 1 つ

10

20

30

40

50

の実施形態において、イメージデータはデータフォームデータを解読する試みと並列に処理される。1つのそのような実施形態において、最初に完了する（すなわち、データフォームデコードの試み、またはイメージ処理）プロセスは、そのデータ（例えば、解読されたバーコード、または取り込まれた署名）を出力し、他の平行したプロセスは終了せられる。さらなる実施形態において、イメージデータはデータフォームの解読に応じて処理される。1つのそのような実施形態において、バーコードは、出荷ラベルナンバーのような項目情報、および署名が獲得されたことを示す情報をコード化する。

【0029】

イメージ処理および分析モジュール1208内で、イメージデータは特徴抽出モジュール1212によって処理される。一般に、特徴抽出モジュールは、イメージデータのテクスチャを示す数的な出力を生成する。上記に示されるように、イメージデータのテクスチャは、イメージデータに含まれるデータのタイプの特徴に関係する。共通のタイプのテクスチャは、1次元または2次元バーコードテクスチャ、署名テクスチャ、グラフィックステクスチャ、タイプされたテキストテクスチャ、手書きテキストテクスチャ、図面またはイメージテクスチャ、写真テクスチャ、等を含む。テクスチャの任意のカテゴリの中で、テクスチャのサブカテゴリを、ときどき識別することができる。

【0030】

特徴抽出モジュール1212によるイメージデータの処理の一部として、イメージデータは2値化モジュール1226により処理される（ステップ1328）。2値化モジュール1226は、グレースケールイメージを、局所的閾値化および目標イメージサイズ正規化により2値イメージに2値化する。イメージデータが2値化されると、イメージデータは、ライン間引きモジュール1228により処理された（ステップ1332）、多ピクセル厚ラインセグメントを、単一ピクセル厚ラインに減少させる。2値化されたライン間引きデータをもって、イメージデータは、畳み込みモジュール1230により処理される（ステップ1336）。

【0031】

一般に、畳み込みモジュール1230は、処理されたイメージデータに、本発明によって設計された1以上の検出器マップを畳み込み、イメージデータ内の種々のテクスチャ特徴を識別する。1つの実施形態において、畳み込みモジュール1230は、各畳み込まれた検出器マップについて、一対の数、平均および変分（または標準偏差）を、生成する。図17Aは、イメージデータ内に存在するカーブした要素を検出するのに使われる、12個の2×3 2進カーブレット探知器マップのセットを示す。カーブレット探知器マップのそれぞれは、イメージデータ内に畳み込まれているので、生成される平均値および変分は、カーブレット探知器に類似の形を持っている、2値化されたラインを間引かれたイメージデータ内の要素の存在または密度を示すものを与える。それぞれのピクセルは、1対の数を生成するので、12個のカーブレット探知器マップ1250は合計24個の数を生成する。1つの実施形態によれば、これらの24個の数は、処理されたイメージデータの曲がっている、あるいは署名のテクスチャを表すものである。

【0032】

イメージデータのさらなる処理は、特徴抽出モジュール1212（ステップ1340）からの出力が、一般化された分類化モジュール1216に供給されることを含む。一般化された分類化モジュール1216は、特徴抽出モジュールによって生成された数を、ニューラルネットワーク、平均自乗エラー分類器等への入力として使用する。これらのツールは、イメージデータを一般的なカテゴリに分類するのに使われる。ニューラルネットワークを用いた実施形態においては、異なるニューラルネットワーク構成が、異なる動作最適化および特徴を達成するために、本発明にしたがって熟考される。ニューラルネットワークを用いる1つの実施形態においては、一般化された分類化モジュール1212は、 $24 + 12 + 6 + 1 = 43$ ノードの、フィードフォワード、後方伝播多層ニューラルネットワークを含む。入力層24は、12個のカーブレット探知器マップ1250を用いている畳み込みモジュール1230により生成される12ペアの平均および変分出力のための、24個

10

20

30

40

50

のノードを持つ。本実施形態のニューラルネットワークにおいては、それぞれ12ノード、および6ノードの隠れた2つの層がある。また、署名の肯定的、あるいは否定的な存在を報告するための1つの出力ノードがある。

【0033】

ニューラルネットワークを用いるもう1つの実施形態においては、図17Bに示される20個のカーブレット探知器マップ1260は、畳み込みモジュール1230によって使われる。示されるように、20枚のカーブレット探知器マップ1260は、図17Aのオリジナルの12枚のカーブレット探知器マップ1250を含む。追加の8枚のマップは、署名に関する方向情報を与えるのに使われる。20個のカーブレット探知器マップ1260を用いる1つの実施形態において、一般化された分類器モジュール216は、 $40 + 40 + 20 + 9 = 109$ ノードの、フィードフォワード、後方伝播多層ニューラルネットワークである。入力層は、20個のカーブレット探知器マップ1260を使っている畳み込みモジュール1230により生成された20対の平均、および変分出力のための40個のノードを持つ。この実施形態のニューラルネットワークにおいて、それぞれ40ノードと、20ノードの2つの隠された層があり、1つの出力ノードは、署名の肯定的な、または否定的な存在を報告するものであり、8つの出力ノードは、署名の方向の度合を、報告するためのものである。8つの出力ノードは、 $2^8 = 256$ 、の可能な方向状態を与える。そのゆえ、方向の角度は、1.4度の増分で、0と360の間の角度で与えられる。

【0034】

いくつかの実施形態において、一般化された分類化モジュール1216は、カテゴリの拡張された集合の中に、データを分類することができる。例えばいくつかの実施形態において、一般化された分類化モジュール1216は、イメージデータが、署名；データフォーム；手書きのテキスト；タイプされたテキスト；機械可読テキスト；OCRデータ；グラフィックス；画像；イメージ；出荷積荷目録、船積み、IDカード、などの請求書のようなフォーム；指紋、指紋のようなバイオメトリクス、顔のイメージ、網膜のスキャン、および/または他のタイプの認証標識、などのデータタイプを含むかどうかを特定する。さらなる付加的な実施形態において、一般的な分類化モジュール1216は、イメージデータがこれらのデータタイプの種々の結合を含むかどうかを明示する。いくつかの実施形態において、一般的な分類化モジュール1216は、イメージデータが特定のデータタイプを含むかどうかを明示する。1つのそのような実施形態において、イメージ処理および分析モジュール1208は、イメージデータにおける、署名、またはバイオメトリックのような、特定されたデータの存在、または不存在に依存する肯定的な、または否定的な回答を出力する識別モジュール内に含まれている。

【0035】

1つの実施形態において、一度、署名の存在が肯定され、その一般的な方向が決定されれば、イメージデータは、署名データ処理モジュール1218に転送される（ステップ1344）。1つの実施形態において、署名データ処理モジュール1218は、イメージデータにおける署名の境界を発見するために使われる。1つの実施形態において、署名の境界は、ヒストグラム分析を用いて検出される。図18に示されるように、ヒストグラム分析は、署名の方向に対して定義される水平、および垂直の方向に沿っての一連の1次元スライスよりなる。1つの実施形態において、各1次元スライスについての値は、該ピクセルスライスに沿っての黒（すなわち、値ゼロの）ピクセルの数に対応する。いくつかの実施形態において、もしバーコードが解読されなければ、そのときは、フルフレームのイメージデータのいくつかの特定された領域、例えば中央領域が、署名の分析のために獲得される。いったん完成されると、ヒストグラム分析は、イメージデータ内のデータ要素ピクセルの密度の2次元プロットを与える。署名の境界は、ある数の順次的なスライスについて達成されなければならない最小密度に関して決定される。1つの実施形態において、ヒストグラム分析は、ピクセル密度が前もって決定されたカットオフ閾値を上回るまで、水平、および垂直方向に沿って内方にサーチする。署名データが、不用意的に切り取られないように、低いカットオフ閾値を使うことが普通である。

【 0 0 3 6 】

1つの実施形態において、署名の境界が一度決定されると、署名データ処理モジュール1218は、イメージデータを切り取って、署名イメージデータを抽出する。1つのそのような実施形態において、切り取りは、イメージデータの署名を含まない部分が削除された修正されたイメージデータを生成するイメージ修正モジュールによってなされる。他の実施形態において、種々の圧縮技術が、署名イメージデータのためのメモリ容量を低減するために使われる。1つのそのような技術は、ランレングス符号化によるイメージデータの符号化を含む。この技術によれば、各走査ラインについての、類似した2値化された値の各ランの長さ（すなわち、1または0の各ランの長さ）は、ビットマップを再構築するための手段として記録される。もう1つの符号化技術は、署名のイメージデータを、データ構造の要素がベクトルから成っているデータ構造として取り扱う。符号化技術によれば、署名は、ベクトルの集合に分解される。各ベクトルの長さと方向と結合した各ベクトルの位置は、もともとの署名を再構築するために使われる。1つのそのような実施形態において、符号化プロセスは、連続的なピクセルランについてのカーブが、特定の値を超えるときはいつでも、新しいベクトルを生成する。さらなる圧縮技術は、Bスプラインカーブフィッティングを用いる。この技術は、カーブ、および大きさの問題を、安定に収容することのできる容量を持つ。

10

【 0 0 3 7 】

さまざまな実施形態において、署名のイメージデータ、または圧縮された、あるいは符号化されたバージョンの署名のイメージデータは、専用の記憶装置上に局所的にストアされる。1つのそのような実施形態において、局所的な記憶装置は、以下により詳細に記述されるコンパクトフラッシュ（登録商標）メモ리카ード、あるいは同種のもの等のような、着脱可能な記憶装置であり得る。もう1つの実施形態において、署名のイメージデータは、汎用メモリの揮発性、あるいは不揮発性の部分にストアされ、将来において、ダウンロードされる。さらなる実施形態において、署名のイメージデータは、有線の、または無線の手段により、データ収集セッションが完了した時のような、取り込みの時点、あるいはさらに後の時点で、転送することができる。

20

【 0 0 3 8 】

もう1つの実施形態において、署名データ処理モジュール218は、ヒストグラム分析を行なわないが、しかし、署名の存在が一度決定された、全イメージあるいは圧縮されたバージョンをメモリに単にストアする。処理時間を節約するさらなる実施形態において、最初のイメージ分析は、より低い解像度イメージで行なわれる。この実施形態で、一度、署名の存在が決定されると、イメージは、より高い分解能に撮像される。1つの実施形態において、署名抽出ヒストグラム分析は、このイメージに対して行われる。次に、イメージは、圧縮された、あるいはもともとのフォーマットでメモリにストアされる。いくつかの実施形態において、イメージデータは、パッケージあるいは出荷封筒のような特定のアイテムについての記録を形成するよう、他のデータと組み合わせられる。上記のように、イメージリーダー100によって集めることができ、署名データとともに、あるいはこれと離れてストアすることのできる付加的なデータのいくつかは、データフォームデータ、手書きのテキストデータ、タイプされたテキストデータ、グラフィックスデータ、イメージあるいは写真データ、等を含むが、これらに限定されない。

30

40

【 0 0 3 9 】

その動作の一部として、イメージ処理および分析モジュール1208は、異なるデータタイプのために専門化されたタスクを行なうよう設計することができる。例えば、もし一般化された分類化モジュール1216が、イメージデータがタイプされた、あるいは機械読み取り可能なテキストを含むと決定すれば、イメージデータは集められ、おそらくヒストグラム分析され、かつストアされるか、あるいは、イメージデータは、OCR解読モジュール1222に転送することができる。同様に、もし一般化された分類化モジュール1216がイメージデータが図的な要素を含むと決定すれば、イメージデータは、処理のためにグラフィックス分析モジュール1224に転送することができる。1つの実施形態にお

50

いて、グラフィックス分析モジュール 1 2 2 4 は、あらかじめ定義されたグラフィックスを認識し、デコードするように設定される。1つのそのような実施形態において、グラフィックス分析は、もしあるのであれば、どのボックスが、出荷ラベル上の請求および出荷指令において選択されたかを、決定することを含むことができる。さらなる実施形態において、グラフィックス分析は、出荷ラベル上の郵便番号ボックス内に含まれるタイプされた、あるいは手書きのテキストを見つけ、解読することを含むことができる。1つの代替的な実施形態において、イメージリーダー 1 0 0 は、特徴抽出モジュール 1 2 1 2 の活性化の前に、データフォームデコードに加えて、OCR解読あるいはグラフィックス解読のような解読動作を自動的に行うように構成することができる。

【0040】

もう1つの実施形態において、イメージ処理および分析モジュール 1 2 0 8 はイメージデータを領域に分割して、各領域に対し、特徴抽出、および一般分類分析を行なう。図 1 9 A に示される1つの実施形態において、標準的な矩形イメージデータウインドウは4つの同じサイズのサブ矩形に分割される。図 1 9 B に示されたもう1つの実施形態において、該分割は、セグメントされた領域の全体のエリアが、イメージデータの完全なフィールドのエリアより大きいような、重なる領域よりなる。図 8 B においては、各特定する数が、その領域の真ん中に示された7つの重なる領域がある。図 1 9 C および 1 9 D に示されたさらなる実施形態においては、分割は、イメージデータの完全なフィールド内の、(クロスハッチングされた) サンプル領域よりなる。もう1つの実施形態において、サンプル領域は、例えば、出荷ラベルにおける、署名領域および/またはバーコード領域のような、例えば問題の領域を識別する、事前ロードされたユーザテンプレートに基づくことができる。

【0041】

1つの実施形態において、分割プロセスは、バーコードデータフォーム、テキスト、グラフィックス、イメージ、などを含むデータフォームのような追加の要素を含む、イメージデータにおける署名の位置を識別するために使われる。1つのそのような実施形態において、一般化された分類化モジュール 1 2 1 6 は、セグメントされたイメージデータの各領域の内容を分類する。署名を含む領域は、そののち、署名データ処理モジュール 1 2 1 8 によって抽出される。1つの実施形態において、もし多数の領域が、署名データを含むものと示されれば、署名データ処理モジュール 1 2 1 8 は、これらの領域の配列を、イメージデータを最も含んでいる可能性のある領域を識別するよう分析する。さらなる実施形態において、多数の領域が、署名データを含むものと示されれば、イメージ処理および分析モジュールは、署名データを含んでいる一つのセグメントされた地域が見つかるまで、追加のセグメントされた領域が生成され、解析されるフィードバックループを打ち立てる。

【0042】

イメージリーダー 1 0 0 によって実行され得る追加的なイメージ処理動作は、米国特許出願第 1 0 / 9 5 8 , 7 7 9 号、2 0 0 4 年 1 0 月 5 日出願、名称 "System And Method To Automatically Discriminate Between A Signature And A Barcode"、に記述されており、その全体が、参照によってここに組み入れられる。

【0043】

図 1 A と図 5 A に示されたイメージリーダー 1 0 0 の追加的要素を参照して、照明モジュール 1 0 4 は、光源 1 6 0、照明制御モジュール 1 6 4、照明電力モジュール 1 6 8 a、およびインタフェースモジュール 1 7 2 を含むことができる。さまざまな実施形態において、光源 1 6 0 は、6 6 0 ナノメートルの照明LED、赤外線LED、紫外線LED、のような白の、またはカラーLED、レーザー、ハロゲンライト、アークランプ、または、蛍光灯であって、イメージリーダーの電力制限、およびイメージセンサの露出/感度要件を与えられて、十分な強度の光を生成することのできるものを含むことができる。多くの実施形態において、LEDが、それらの効率的な動作は比較的低い電力消費を可能にするので、光源として選ばれる。照明制御モジュール 1 6 4 は、照明モジュール 1 0 4 の動作を制御し、

10

20

30

40

50

タイミングおよび光源活性化および非活性化回路網を含むことができる。照明電力モジュール 168a は、光源 160 を駆動するのに必要なエネルギーを供給し、バッテリー、コンデンサー、インダクター、変圧器、半導体、集積回路などを含むことができる。代わりの実施形態において、照明電力モジュール 168a の要素のいくつか、あるいはすべては、照明モジュールの外側に置かれている。単一共通電源を持つイメージリーダー 100 は、1 つのそのような実施形態である。インタフェースモジュール 172 は、動作を同期させる必要のあるもののような、イメージリーダーの他のモジュールと通信するよう利用される。これは、例えば、上記した照明、および露出期間との調整を含むことができる。

【0044】

図 33 - 36 の物理的な形式ビューを参照して、本発明の 1 実施形態による照明モジュール 104、およびイメージ収集モジュール 108 の種々の要素が示され、記述される。図 15A - 15C の実施形態に示されるように、本発明のイメージリーダー 100 は、撮像モジュール 1802 のような撮像モジュールを含み得る。図 33 - 35 に示されるような撮像モジュール 1802 は、ここで参照された IT4000 撮像モジュールのある特徴および追加的な特徴を含む。撮像モジュール 1802 は、光源 160a、160b を載せている第 1 の回路基板 1804 を含み、一方、第 2 の回路基板 1806 は、光源 160c、160d、160e、160f、160g、160h、160i、160j、160k、160l、160m、160n、160o、160p、160q、160r、160s、および 160t (以下、160c から 160t と称す) を載せている。第 1 の回路基板 1804 はまた、イメージセンサアレイ 182 を載せている。撮像モジュール 1802 はまた、レンズホルダー 1814 を含むサポートアセンブリ 1810 を含み、該レンズホルダー 2 は、撮像レンズ 212 を載せているサポートアセンブリ 1810 を含む。光源 160a、160b は照準照明光源であり、光源 160c ~ 160t は照明光源である。図 36 を参照して、照明光源 160c ~ 160t は、バーコードシンボル 1835 のような解読可能な指標を運ぶ 2 次元照明パターン 1830 を其板 s 上に投射し、一方、照準照明光源 160a、160b は、照準パターン 1838 を投射する。図 33 - 36 に関連して記述された実施形態において、照準照明光源 160a、160b からの光は、スリット 1840 を、基板 s 上に撮像し、図 33 - 36 の実施形態ではラインパターン 1838 である照準パターン 1838 を形成するレンズ 1842 と結合して、スリット開口 1840 により整形される。照明パターン 1830 は、ボックス 1850 により指定されるイメージリーダーのフルフレームのビューに実質的に対応する。照準パターン 1838 は、イメージリーダー 100 の視野の中心を横切って水平に伸びるラインの形をしている。照明パターン 1830 は、照明光源 160c ~ 160t のすべてが同時に動作したとき、投射することができる。照明パターン 1830 はまた、光源 160c ~ 160t のサブセットが同時にエネルギー供給されるとき、投射することができる。照明パターン 1830 はまた、LED 160s あるいは LED 160t のように、光源 160c ~ 160t の 1 つのみがエネルギー供給されるとき、投射することができる。撮像モジュール 1802 の LED 160s および 160t は、LED 160c ~ 160t より、より広い投射角度をもつ。

【0045】

図 5B に示されるように、1 つの実施形態におけるイメージ収集モジュール 108 は、すべてお互いと電氣的に通信する、光学モジュール 178、センサアレイモジュール 182、およびセンサアレイ制御モジュール 186 を含む。光学モジュール 178 は、反射された放射を指向させ、焦点合わせをする撮像レンズ、または、他の光学要素を含む。いくつかの実施形態においては、光学モジュール 178 は、例えば、目標が撮像されるための適切な焦点を自動的に決定する部分として、関連する回路網、および処理容量を含む。

【0046】

センサアレイ制御モジュール 186 は、グローバル電子シャッター制御モジュール 190、行および列アドレスおよびデコードモジュール 198、および、読み出しモジュール 194 を含み、その各モジュールは、センサアレイ制御モジュール 186 における 1 つまたはそれ以上の他のモジュールと、電氣的に通信する。1 つの実施形態において、センサ

アレイモジュール 182 は、2次元CMOSベースイメージセンサアレイ 182 において、図 4 A に示されるような IC チップ 1082 の要素を含む。さまざまな実施形態において、アナログデジタルコンバータ、などのような関連する回路網は、イメージセンサアレイから別れており、あるいはイメージセンサアレイと同じチップの上に集積されている。代替の実施形態において、センサアレイモジュール 182 は、同時の露出、およびフルフレームのイメージデータの蓄積が可能な CCD センサアレイを含むことができる。1つの実施形態において上に示されたように、グローバル電子シャッター制御モジュール 190 は、イメージセンサアレイにおけるすべての、あるいは実質的にすべてのピクセルを、グローバルに、かつ同時に露出させることができる。1つの実施形態において、グローバル電子シャッター制御モジュール 190 は、タイミングモジュールを含む。行、および列のアドレスおよびデコードモジュールは、収集起動、電子シャッターデータ蓄積およびデータ読み出しのような種々の動作のために、特定のピクセルを選択するのに用いる。読み出しモジュール 198 は、センサアレイからのデータの読み出しを組織化し処理する。いくつかの実施形態において、センサアレイ制御モジュール 186 はさらに、イメージセンサアレイにおけるラインのピクセル順に露出させ、読み出すことのできる回転式シャッター制御モジュール 202 を含む。

10

【0047】

イメージリーダー 100 の特定の実施形態は、図 4 A を参照して記述される。図 4 A の実施形態において、ピクセル 250 の 2次元アレイを持つイメージセンサアレイ 182、182 a は、CMOS 集積回路 (IC) チップ 1082、1082 a 上に組み込まれている。図 8 A を参照して後に記述されるように、イメージセンサアレイ 182 a は、グローバルシャッター動作モードで動作するよう適合された CMOS イメージセンサアレイである。CMOS イメージセンサアレイ 182 a の各ピクセル 250 は、オンチップピクセルアンプ 254 (図 8 A に示される)、およびオンチップの光学的にシールドされた蓄積領域 286 (図 8 B および図 8 C に示される)を持つ。イメージセンサアレイ 182 a はまた、ピクセル 250 と電気的に通信する、図 8 A に示される電気的相互接続体 262 の 2次元グリッドを持つ。イメージセンサアレイ 182 a はまた、オンチップ行回路網 296、および列回路網 270 を持ち得る。行回路網 296、および列回路網 270 は、ピクセルのアドレスリング、信号のデコード、信号の増幅、アナログ-デジタル変換、タイミングの印加、信号の読み出しおよびリセット等、の 1つまたはそれ以上の種々の処理、および動作タスクを可能とする。CMOS イメージセンサ IC チップ 182 a のさらなる側面に言及して、CMOS イメージセンサ IC チップ 182 a は、ピクセル 250 と同じチップ上に、行電気回路網 296、列電気回路網 270、ピクセルアンプ 255 を含む処理および制御回路網 254、光学的にシールドされた蓄積領域 258、相互接続 262、ゲイン回路 1084、アナログデジタル変換回路 1086、およびラインドライバ回路 1090 を含み、これは、アレイの各ピクセル上に入射する光を示す多数ビット (例えば、8 ビット ~ 10 ビット) 信号を生成し、その出力はチップ 1082 a の 1 セットの出力ピン上に現れる。イメージセンサ IC チップ 1082 a の追加的なオンチップ要素に言及して、CMOS イメージセンサ IC チップ 1082 a は、バイアス回路、クロック/タイミング生成回路、および発振器のような回路を含み得るタイミング/制御回路 1092 を含む。

20

30

40

【0048】

図 4 A のイメージリーダー 100 のさらなる側面に言及して、イメージリーダー 100 は、メインプロセッサ IC チップ 548、メモリモジュール 116、照明モジュール 104、および作動モジュール 124 を含む。メインプロセッサ IC チップ 548 は、集積化されたフレーム取込み回路 549、および中央処理装置 (CPU) 552 を持つ多機能 IC チップであり得る。集積化されたフレーム取込み器を持つプロセッサ IC チップ 548 は、例えば、インテルから入手可能な「クイックキャプチャカメラインタフェース」を持つ、XSCALE PXA27X プロセッサ IC チップであり得る。イメージリーダー 100 はさらに、バーコードでコードプロセスを開始するトリガー信号を生成する作動モジュール 124 を含む。作動モジュール 124 は、マニュアルで駆動されるトリガー 216 を含み得る。イメージリー

50

ダー１００はさらに、撮像レンズ２１２、および、RAM、EPROM、フラッシュメモリのような記憶装置を含むメモリモジュール１１６を含む。メモリモジュール１１６は、システムバス５８４を介してプロセッサICチップ５４８と通信する。プロセッサICチップ５４８は、図１Ａを参照して述べたモジュール１０４、１０８、１１２、１２０、１２４、１２８、１３２、１３４、１３６、１４０、１４４、１５０、１５２、１６８、１６５について、要求される種々の機能を実行するようプログラムされ、そうでなければ、そのように構成することができる。図４Ａの実施形態において、データフォームデコードモジュール１５０、および自動識別モジュール１５２の機能は、メモリモジュール１１６にストアされた特定のソフトウェアにしたがって動作するプロセッサICチップ５４８により実行することができる。プロセッサICチップ５４８と、メモリモジュール１１６との組み合わせは、それゆえ、図４Ａの実施形態では、１５０、１５２とラベルされている。

10

【００４９】

図４Ｂを参照して、CCDイメージセンサチップ１０８２、１０８２ｂを持つイメージリーダー１００の実施形態が示されている。CCDイメージセンサICチップ１０８２ｂは、チップ１０８２ｂ上に組み込まれたピクセルの領域アレイ２５０、レジスタ１０９４、および出力増幅器１０９６を含む。出力レジスタ１０９４、および関連づけられた回路網は、順次、各ピクセルに関連する電荷を電圧に変換し、ピクセルイメージ信号を、チップ１０８２ｂの外にある要素に送る。イメージデータを読み出すよう活性化されるとき、行のピクセル２５０上にある電荷は順に出力レジスタ１０９４に転送される。出力レジスタ１０９４は、ピクセル電荷を電圧に変換し、信号をイメージ処理回路網１０７０に供給する増幅器１０９６に順に電荷を供給する。電荷がピクセルの第１行から出力レジスタ１０９４に転送されたとき、次の行からの電荷は１行下に移動し、第１行の電荷が電圧に変換されたときに、出力レジスタ１０９４が第２の行のピクセルからの電荷を受けようとする。プロセスは、イメージセンサアレイ１８２ｂのすべての行からのピクセルに対応するイメージデータを読み出されるまで継続する。イメージリーダー１００はさらに、チップ１０８２ｂの外にあるイメージ信号処理回路１０７０を含む。イメージ信号処理回路１１０７は、ゲイン回路１０７２、アナログデジタルコンバータ１０７４、および、ラインドライバ１０７６のような要素を含む。回路１０７０のタイミングおよび制御回路１０７８は、バイアス生成器、発振器、クロックおよびタイミングジェネレータのような要素を含み得る。ゲイン回路１０７２はまた、相関関係のあるダブルサンプリングのような付加的な機能性を含めて、ピクセルオフセット、およびノイズの効果を低減するようにすることができる。イメージリーダー１００の追加の要素は、図４Ａに示される。イメージ信号処理回路１０７０は、イメージセンサICチップ１０８２ｂの外にある集積回路チップ（ICチップ）に含められることができる。

20

30

【００５０】

１つの実施形態において、イメージ収集モジュール１０８、および照明モジュール１０４の要素は、本発明にしたがって構成された、700 Visions Drive, P.O. Box 208, Skaneateles Falls, NY の、ハンドヘルドプロダクトインコーポレーティッドより入手可能な、4000 OEM 2D Image Engineのような、IMAGETEAM（商標）エリア（２Ｄ）イメージングエンジンの任意の１つにより与えられる。

40

【００５１】

図６を参照して、本発明の１実施形態によるハンドヘルドリーダー１００ａが示される。ハンドヘルドイメージリーダー１００ａは、ハウジング２０８、複数の光源１６０、レンズ２１２、トリガー２１６、およびインタフェースケーブル２００を含む。種々の実施形態において、イメージリーダー１００ａの機能性は、ハンドヘルドプロダクトインコーポレーティッドより入手可能であり、本発明にしたがって構成された、モデル４４１０、４６００、あるいは４８００のようなエリア（２Ｄ）IMAGETEAM（商標）イメージリーダーの任意の１つによって提供することができる。図１Ａに関連して記述されたすべてのモジュール１０４、１０８、１１２、１１６、１２０、１２４、１２８、１３２、１３４、１３６、１４０、１４４、１５０、１５２、１６５、および１６８は、ハンドヘルドハウジング２０８、

50

または図 1 5 A に示された代わりのハウジング 5 0 6 により、ハウジング 2 0 8、またはハウジング 5 0 6 が種々のモジュールを収容し支持するように、支持されることができる。同様に、図 4 A、4 B、および図 1 6 で示されたすべての要素は、ハウジング 2 0 8 またはハウジング 5 0 6 が種々のモジュールを収容し支持するように、ハウジング 2 0 8 またはハウジング 5 0 6 により、組み入れられ支持されることができる。レンズ 2 1 2 は、ガラスおよび / またはポリカーボネートよりなり得る。レンズ 2 1 2 は、レンズ単体であってもよく、あるいは、複数のレンズ要素からなってもよい、すなわち、レンズ 2 1 2 は、2重レンズであってもよく、レンズトリプレットであってもよい。

【0052】

図 7 を参照して、イメージリーダー 1 0 0 のための模式図と結合した図表的断面図が示される。イメージリーダー 1 0 0 は、すべてお互いの電氣的に通信する、光源 1 6 0、照明制御モジュール 1 6 4、電力モジュール 1 6 8 b、およびインタフェースモジュール 1 7 2 を含む。光源 1 6 0 は、光エネルギー 1 6 2 を、シンボロジー 1 7 0 を含む目標 1 6 6 に向かわせる。目標 1 6 6 からの反射された放射 1 7 4 は、センサレイ制御モジュール 1 8 6、および電力モジュール 1 6 8 b と電氣的に通信するイメージセンサレイ 1 8 2 上にレンズ 2 1 2 により焦点合わせされる。1 つの実施形態において、イメージセンサレイ 1 8 2 は、CMOS ベースイメージセンサレイである。もう 1 つの実施形態において、イメージセンサレイ 1 8 2 は、CCD ベースイメージセンサレイである。センサレイ制御モジュール 1 8 6 は、さらに、電力モジュール 1 6 8 b およびインタフェースモジュール 1 7 2 と電氣的に通信する、メモリモジュール 1 1 6 および制御モジュール 1 1 2 と電氣的に通信する。しばしば光学窓（図示されず）は、ユニットへの損害の可能性を減らすためにスキャナーの正面上に置かれる。

【0053】

図 8 A を参照して、CMOS ベースイメージセンサレイ 1 8 2 a の一部の図がより詳細に示される。イメージセンサレイ 1 8 2 a は、2 次元アレイのピクセル 2 5 0 を含む。各ピクセルは、光感受性領域 2 5 2、アンプ 2 5 5 を含む処理および制御回路網 2 5 4、およびシールドされた貯蔵エリア 2 5 8（表示の明確性のために、参考数字 2 5 2、2 5 4、2 5 5、および 2 5 8 が、単一ピクセルについてのみ与えられる）を含む。アンプ 2 5 5 の存在は、CMOS イメージアレイ 1 8 2 a がアクティブなピクセルアレイであると考慮されることを意味する；すなわち、CMOS イメージアレイ 1 8 2 a の各ピクセルは、入射光エネルギーの光変換から生成される信号を増幅することができる。電荷 - 電圧変換回路網は、CMOS イメージアレイ 1 8 2 a をして、集められた電荷を出力信号に変換することを許す。シールドされた貯蔵エリア 2 5 8 は、集められたピクセル値を、CMOS イメージアレイ 1 8 2 a に、射突する付加的な入射放射が、定義された露出期間の間に読み出された値を壊さないよう、読み出しまで蓄える。ピクセルアンプ 2 5 5 に加えて、各ピクセル 2 5 0 用の処理および制御回路網 2 5 4 は、他の要素のなかでも、リセットおよび選択トランジスタを含む。

【0054】

1 つの実施形態において、CMOS ベースイメージセンサレイ 1 8 2 a のダイナミックレンジは、処理および制御回路網 2 5 4 において追加的な知性を提供することにより拡張することができる。特に、処理回路網は、入射する放射入力強度と、出力電圧との間の変換要因をダイナミックに変更する能力を含むよう構成することができる。すなわち、処理回路網は多数のスロープを持つ転送カーブを用いる。その多数のスロープを持つ転送カーブの特定の形態は、ひざ位置で結合された一連の線形関係、より高い強度での対数変換カーブに接続されたより低い強度での線形セクション、あるいは、低い強度のためのより急なスロープ、およびより大きい強度でのより高いスロープを持つ任意の形状の完全に連続的なカーブを含む種々の形態をとることができる。

【0055】

多数スロープの実施形態において、CMOS ベースイメージセンサ 1 8 2 a のダイナミックレンジは、各個々のピクセルが、それに入射する放射の強度に依存して、変換カーブの異

なる部分を用いて独立に制御することができるので、実質的に拡張することができる。動作において、より少ない入射する放射を受けているCMOSベースイメージセンサ182aの領域は、より大きい感度に対応するより急なスロープを用いるのに対し、より多くの入射する放射を受けている領域は、より小さい感度に対応するより緩やかなスロープを用いる。多数スロープ変換関数をもって、CMOSベースイメージセンサ182aは、65 - 120デシベルのダイナミックレンジを達成することができる。さらに多くのスロープをもつイメージセンサの動作は、FillFactory NV、Schalienthoevedreef 20B、B-2800 Mechelen、ベルギー、からの、タイトル“Dual Slope Dynamic Range Expansion”の技術文書において、より詳細に記述されている。

この文書は、例えば、<http://www.fillfactory.com/htm/technology/htm/dual-slope.htm>で、FillFactory (www.fillfactory.com) から入手可能であり、これは、その全体がここに組み入れられる。さらに、対数のスロープを持つ変換カーブを持つイメージセンサの動作は、Photonfocus AG、Bahnhofplatz 10、CH-8853 Lachen、スイス、からの、タイトル“LinLog Technology”の技術文書において、さらに詳細に記述されている。

この文書は、例えば、<http://www.photonfocus.com/html/eng/cmos/linlog.php>で、Photonfocus (www.photonfocus.com) から利用可能であり、その全体がここに組み入れられる。

【0056】

図8Aにおいて、ピクセル250上に置かれているのは、ピクセル250、行回路網296 (図4Aをも参照)、および列回路網270と電氣的に通信する2次元グリッド電氣的相互接続体262である。行回路網296、および列回路網270は、ピクセルをアドレスする、信号を解読する、信号を増幅する、アナログ-デジタル変換、および、タイミング、読み出し、リセット信号を印加する等、の1つ以上の処理、および動作タスクを可能にする。オンチップの行回路網296および列回路網270をもって、CMOSベースイメージセンサアレイ182aは、XY座標システムにおける個々のピクセルから、選択的にアドレスを行い、データを読み出すよう動作することができる。CMOSベースイメージセンサアレイ182aはまた、イメージリーダー100の適切なプログラミングの方法によって、フルフレームのピクセルの一部を選択的にアドレスし読み出すよう動作することができる。例えば、これらの実施形態において、読み出されたピクセルの部分は、所望のピクセル領域の外側の望まれないピクセルを除外することができる。読み出されたピクセルの部分は、問題の領域における個別のピクセル、行のピクセル、あるいは列のピクセルが、読み出されないように、ある領域におけるサンプリングを表すことができる。リーダー100がイメージセンサアレイ182のすべてのピクセルより少ないピクセルから、選択的にイメージデータをアドレスし、読み出すウィンドウ表示のフレームの動作モードで動作するイメージリーダー100のさらなる詳細は、図28A、28B、および28Cと関連して記述される。一般に、イメージリーダー100は、CMOSベースイメージセンサアレイ182aから、アレイ内の第1の複数のピクセルからイメージデータを選択的にアドレスし、読み出すことを、アレイ内の第2の複数のピクセルをアドレスし読み出すこととは独立に行うようプログラムされ、あるいは構成することができる。

【0057】

1つの実施形態において、ピクセルアーキテクチャは、イーストマンコダック社に譲渡された、“Color Active Pixel Sensor with Electronic Shuttering, Anti-blooming and Low Cross-talk”という名称の、米国特許第5,986,297号で記述されるようなものでよい。特に、カラム3、35 - 55行、かつカラム5、25 - 55行で、該特許は、該特許の図1Aおよび2A (ここで、図8Bおよび8Cとして再現している) に示された、ピクセルアーキテクチャの適切な領域の断面を記述している。該開示は、図8Bのピクセルが、垂直オーバーフロードレイン274、転送ゲート276、浮遊拡散280、リセットゲート282、リセットドレイン284、および光シールド286を持つことを述べている。光シールド開口288、カラーフィルタ290、およびマイクロレンズ292は、光がカラーフィルタ290を通過した後にマイクロレンズ292を通過して光シールド開口288

内に焦点合せされるよう光検出器上に置かれる。それゆえ、光が入力する光検出器 270 は、カラーフィルタ 290 によって決定される所定のバンド幅内の波長をもつ。該特許は、図 8C を、2つの転送ゲート 294、296、および蓄積領域 298 があることを除いて、図 8B に示された実施形態と多くの点で類似している第 2 のピクセルアーキテクチャを示すものとして記述している。両ケースにおいて、光シールドは、光検出器（この場合、フォトダイオード 270）を除くすべての領域を、入力光がフォトダイオード領域上のみに落ちるように、不透明層、またはオーバーラップ層で有効にカバーするように構成されている。光電子の生成を光検出器領域のみに限定する開口を、光シールド内に設けることは、ピクセル間のクロストークを抑圧する。図 8C において、浮遊拡散は 281 とラベルされており、リセットゲートは 283 とラベルされており、リセットドレインは 285 とラベルされている。米国特許第 5,986,297 号において記述されたピクセルアーキテクチャを用いるいくつかの実施形態において、カラーフィルタ 290 は省略することができ、他の実施形態において、マイクロレンズ 292 は省略することができる。

【0058】

イメージリーダー 100 で目標からのイメージデータを集めるプロセス 300 が、図 9、10A、10B、10C、および 10D に関して提示される。さまざまな実施形態において、目標は、1次元または2次元バーコードのようなシンボロジーを含むことができる。ステップ 302 で、作動モジュール 124 は、トリガー 216 が押下されるのに応答して、あるいはイメージリーダー 100 の視野内での目標の存在を検知したのに応答して、プロセス 300 を開始する。1つの実施形態において、プロセス 300 にしたがって、制御モジュール 112 は、トリガー 216 が押下される、あるいは目標が検知されるのを受け、これに応答して、種々のモジュール、例えば、照明モジュール 104、およびイメージ収集モジュール 108 に、一連の制御信号を与えることができる。該プロセス 300 は、目標を照明光 162 で照らすよう、照明源を活性化（ステップ 304）することを含む。1つの実施形態において、照明源の活性化は照明制御タイミングパルス 350 に応答して起こる。活性化された照明源による目標の照明は、照明制御タイミングパルス 350 の期間の間起こる。1つの実施形態において、照明源は、光源 160 であり、照明制御タイミングパルス 350 は、照明モジュール 104 内の照明制御モジュール 164 によって生成される。プロセス 300 はまた、グローバル電子シャッターを作動させて、イメージセンサレイにおける複数の行の複数のピクセルを、（ステップ 312 で）同時に露出させ、入射する放射を電気エネルギーに変換することを含む。複数のピクセルの同時の起動は、露出制御タイミングパルス 354 に応答して起こる。1つの実施形態において、複数のピクセルの同時の起動は、露出制御タイミングパルス 354 のスタート位置 360 に応答して起こる。さらなる実施形態において、露出制御タイミングパルス 354 は、センサレイ制御モジュール 186 のグローバル電子シャッター制御モジュール 190（図 5B）によって生成される。

【0059】

変換イメージひずみを最小にする、目標のイメージを収集する1つの実施形態において、目標は、LED等の光源を過度に駆動し、標準動作より何倍も明るい照明を生成することにより、照明される。図 33 - 35 に示されるように、イメージリーダー 100 が撮像モジュール 1802 を含む本発明の実施形態を参照して、LED 160c ~ 160t（すなわち、160c、160d、160e、160f、160g、160h、160i、160j、160k、160l、160m、160n、160o、160p、160q、160r、160s、および 160t）は、おのおの 40mA（100% LED 電流）の推薦最大 DC 動作電流引き出しレートを持つが、しかし、照明タイミングパルス 350、または、ここで述べたパルス 350'、350''、350''' の任意の1つの期間の間にわたって、例えば、60mA（150% 電流）または 80mA（200% 電流）より多くの電流を引き出すよう過度に駆動することができる。40mA の標準推薦最大 DC 動作電流引き出しレートを持つ LED 160c から 160t は、例えば、タイミングパルス 350、または、ここで述べたパルス 350'、350''、350''' の任意のものの持続期間の間を通して、例えば、120mA（300% 電流）

、160mA(400% 電流)、200mA(500%電流)、または500mA(1,250% 電流)より多い電流を引き出すことができる。照明タイミングパルス350, 350', 350'', 350'''は、DC駆動電流パルスとして示される。しかしながら、図10E示されるような本発明によれば、パルス350, 350', 350'', 350'''はまた、LED160を駆動するための、一連の短い持続期間の個々のパルスよりなるよう、パルス変調された、あるいは「ストロブされた」パルスであってもよい。DC駆動電流の代わりに、パルス化された駆動信号を用いることは、LEDのデューティ期間を、従ってこれによりLEDで消費される電力を減少させる。多くの場合に、LED動作寿命は、LEDダイの最大接合温度により決定されるため、低減された電力消費は接合温度を低減する。総合の効果は、LEDダイの最大動作接合温度限界を超えないで、より高いピーク電流に耐えられることである。一般に、LED160のデューティサイクルを低減することは、LEDを通して安全に駆動することのできる電流量を増大させる。ストロブ化された、あるいはパルス化された照明制御パルスのストロブするレートは、ここで記述されるように、例えば1,000Hzから10,000Hzであろう。この実施形態によれば、電子的グローバルシャッターと結合した、過度に駆動される照明源は、短い露出期間を可能にする。すなわち、明るい照明は、各ピクセルのための短い積分時間を可能とし、グローバル電子シャッターは、イメージセンサ内のすべてのピクセルが同時に感受性のあるものとするを可能にする。明るく照明された目標のための短い露出期間により、本発明のイメージリーダーは、目標がイメージリーダーに対して移動しているときでさえ、鋭いひずみのないイメージを集めることを可能とする。1つの実施形態において、露出期間は3.7ミリ秒以下である。光源が過度に駆動される1つの実施形態において、異なる色を持つ光源が用いられる。例えば、そのような1つの実施形態において、イメージリーダーは、白および赤LED、赤および緑LED、白、赤、および緑LED、またはイメージリーダーによって最も共通に撮像されるシンボルの色に応答して選択される何らかの他の結合を含む。この実施形態において、異なる色のLEDは、全体の電力予算にしたがったレベルで、各々交互にパルス駆動される。もう1つのそのような実施形態において、2つの色のついたLEDは、各時間にパルス駆動されるが、しかし、各々はより低い電力レベルでパルス駆動され、全体的な電力予算は再び維持される。さらなる実施形態において、赤、緑、および青のLEDは、白色光を放射するようインタリーブされる。

【0060】

イメージリーダー100の撮像モジュール1802の種々の実施形態は、図37を参照して記述される。撮像モジュール1802のLED160は、図37のチャートに示されるように、バンクに分割されている。イメージリーダー100は、各バンクのLEDがある放射波長バンドの光を放射するように構成することができる。図37のチャートに描かれた実施形態において、イメージリーダー100は、照準LED160a、160bが緑の光を出射し、すべての照明LED160c~160tが赤の光を出射するよう構成することができる。追加的な実施形態が、図37のチャートで記述される。イメージリーダー100は、種々のバンクのための光源が、照明タイミング制御パルス350、350'、350''、350'''により同時に（例えば、バンク1、バンク2、バンク3、バンク4が、同時に）エネルギー供給される、あるいは順に（例えば、バンク1、そののちバンク2、そののちバンク3、そののちバンク4が）エネルギー供給されるよう構成することができる。

【0061】

再び図9、10A、10B、10C、および10Dを参照して、プロセス300はまた、（ステップ316で）光電変換で生成された電荷を処理し、イメージデータを生成することを含む。上で議論されたように、該処理は、入力する放射から生成されたデータを増幅することを含むことができる。該処理はさらに、生成されたイメージデータ値を、複数のピクセルの各々のシールドされた部分内にストアすることを含む。該プロセス300はさらに、複数のピクセルからストアされたイメージデータを、読み出し、処理する（ステップ320）ことを含む。上で議論されたように、該処理は、入射する放射から生成されたデータを増幅し、生成されたデータを、デジタル信号に変換することを含むことができる。該処理（ステップ320）はまた、イメージデータのフレームとしてのイメージセン

サアレイモジュール 1 8 2 の複数のピクセル上に入射する光に対応する 1 セットのデジタル信号値を、フレームのイメージデータとして含むことができる。イメージリーダー 1 0 0 は、ステップ 3 2 0 で、各ピクセル値が複数のピクセルの 1 つに入射する光を表す、複数の N ビット（グレースケール）ピクセル値を含むフレームのイメージデータを、メモリモジュール 1 1 6 内にストアすることができる。1 つの実施形態において、複数のピクセルの読み出しは、センサアレイ制御モジュール 1 8 6 の読み出しモジュール 1 9 8 により生成される読み出しタイミング制御パルス 3 6 8 により制御される。1 つの実施形態において、読み出しタイミング制御パルス 3 6 8 は、複数のピクセルの各々に送信される複数のパルスを含む。1 つの実施形態において、照明制御タイミングパルス 3 5 0 の少なくとも一部は、露出制御タイミングパルス 3 5 4 の間に起こる。1 つのそのような実施形態において、グローバル電子シャッター制御モジュール 1 9 0 をもつセンサアレイ制御モジュール 1 8 6 を含むイメージ収集モジュール 1 0 4 の動作は、制御モジュール 1 6 4 により、照明制御モジュール 1 6 4 を含む照明モジュール 1 0 4 の動作と調整されて、照明 3 5 0、および露出 3 5 4 制御タイミング信号におけるオーバーラップを達成する。

【0062】

図 1 0 A に示される 1 つの実施形態において、露出制御タイミングパルス 3 5 4 は、照明制御タイミングパルス 3 5 0 の後に始まり、その前に終わる。制御タイミングパルス 3 6 8 は、照明制御タイミングパルス 3 5 0 の終わりに始まる。図 1 0 B に示されるもう 1 つの実施形態において、照明制御タイミングパルス 3 5 0' は、露出制御タイミング 3 5 4' の後に始まり、その前に終わる。この実施形態において、読み出し制御タイミングパルス 3 6 8' は、露出制御タイミングパルス 3 5 4' の終わりに始まる。さらなる実施形態において、露出制御タイミングパルス、および照明制御タイミングパルスは、連続的に起こるが、お互いに重なる。図 1 0 C に示される 1 つのそのような実施形態において、この連続的な動作は、照明制御タイミングパルス 3 5 0'' が始まり、露出制御タイミングパルス 3 5 4'' が始まり、照明制御タイミングパルス 3 5 0'' が終わり、次に露出制御タイミングパルス 3 5 4'' が終わるのを含むことができる。この実施形態において、読み出し制御タイミングパルス 3 6 8'' は、露出制御タイミング 3 5 4'' の終わりに始まる。図 1 0 D に示されるさらなるそのような実施形態において、連続的な動作は、露出制御タイミングパルス 3 5 4''' が始まり、照明制御タイミングパルス 3 5 0''' が始まり、露出制御タイミングパルス 3 5 4''' が終わり、次に照明制御タイミング 3 5 0''' が終わるのを含むことができる。この実施形態において、読み出し制御タイミングパルス 3 6 8''' は、照明制御タイミング信号パルス 3 5 0''' の終わりに始まる。図 1 0 E に関連して議論したように、ここで述べた各照明制御タイミングパルス 3 5 0, 3 5 0', 3 5 0'', 3 5 0''' は、複数の短い持続期間の個々のパルスよりなり得る。

【0063】

再び撮像モジュール 1 8 0 2 を参照して、撮像モジュール 1 8 0 2 を持つイメージリーダー 1 0 0 は、照準 LED 160a、160b が、露出制御タイミングパルス 3 5 4, 3 5 4', 3 5 4'', 3 5 4''' の間にオフ、またはエネルギー供給をされない状態になり、LED 1 6 0 a、1 6 0 b からの光が、集められて、デコードモジュール 1 5 0 または自己識別モジュール 1 5 2 に転送されたイメージに影響を与えないような動作モードを持つことができる。もう 1 つの実施形態において、照明 LED 1 6 0 c ~ 1 6 0 t に加えて、照準照明 LED 1 6 0 a、1 6 0 b は、露出制御タイミングパルス 3 5 4, 3 5 4', 3 5 4'', 3 5 4''' の間に、エネルギー供給させるよう制御される。照準照明 LED 1 6 0 c ~ 1 6 0 t を、露出制御タイミングパルス 3 5 4, 3 5 4', 3 5 4'', 3 5 4''' の間にエネルギー供給されるよう制御することは、その上に、照準パターン 1 8 3 8 が投射される基板 s の領域に対応するイメージ信号の信号強度を増大させる。

【0064】

プロセス 3 0 0（図 9）を参照して、イメージリーダー 1 0 0 は、照明制御パルス 3 5 0, 3 5 0', 3 5 0'', 3 5 0''' が、ステップ 3 0 4 で、照準 LED 1 6 0 a または 1 6 0 b の少なくとも 1 つ、および照明 LED 1 6 0 c ~ 1 6 0 t の少なくとも 1 つを、同時に

エネルギー供給し、基板 s 上の、特に基板 s 上の照明パターン 1 8 3 0 および照準パターン 1 8 3 8 が同時に投射される領域上の照明の強度を増大させるように構成することができる。デコードモジュール 1 5 0 または自動識別モジュール 1 5 2 により実行される、照準 1 6 0 a、1 6 0 b および照明 LED 1 6 0 c ~ 1 6 0 t が同時にエネルギー供給される露出期間にしたがってイメージが集められるデコードプロセスは、パターン 1 8 3 8 に対応するイメージデータ（すなわち、パターン 1 8 3 8 がその上に撮像されるピクセルアレイに対応するイメージデータ）が、選択的にファインダパターン位置決めプロセス、線形バーコードシンボルデコード試み、または静穏ゾーン検出プロセスのようなデコードプロセスを受けるような、プロセスを含むことができる。例えば、視野に交差して水平に伸びる照準パターン 1 8 3 8 をもって、集められたフルイメージを処理するデコードモジュール 1 5 0 は、イメージセンサ 1 8 2 の中央行に対応するイメージデータ（すなわち、図 2 8 a に示される行 2 8 0 2 に対応するイメージデータ）を、ファインダパターンの位置を見つける、線形バーコードシンボルをデコードする、または、イメージが少なくとも 1 つの照準 LED 1 6 0 a、1 6 0 b、および少なくとも 1 つの照明 LED 1 6 0 c ~ 1 6 0 t が、同時にエネルギー供給されるフレーム露出期間にしたがって集められる静穏ゾーンを見つけるという目的のために、選択的に解析することができる。照明制御パルス 3 5 0, 3 5 0', 3 5 0'', 3 5 0''' が、少なくとも 1 つの照準照明 LED、例えば 1 6 0 a、および少なくとも 1 つの照明 LED、例えば 1 6 0 t に同時にエネルギー供給するプロセス 3 0 0 のステップ 3 2 0 では、イメージリーダー 1 0 0 は、図 2 8 A - 2 8 C に関連してより詳細に記述されるように、フルフレームの、あるいは「ウインドウ表示のフレーム」のイメージデータを、集めることができる。イメージリーダー 1 0 0 は、イメージリーダー 1 0 0 がステップ 3 2 0 でウインドウ表示のフレームのイメージデータを集め、ステップ 3 0 4 で少なくとも 1 つの照準 LED、および少なくとも 1 つの照明 LED を同時に照明する場合は、ウインドウ表示のフレームは照明パターン 1 8 3 8 の大きさと形に対応するよう構成することができる。例えば、イメージリーダー 1 0 0 が水平ラインの照準パターン 1 8 3 8 を投射する場合は、ステップ 3 2 0 でのウインドウ表示のフレームのイメージデータの読み出しは、図 2 8 A に示される行 2 8 0 2 に対応するウインドウ表示のフレームのイメージデータであり、その上にパターン 1 8 3 8 が撮像され、それはそののち、以下で述べるように処理される（すなわち、静穏ゾーンを見つけることにより、またはファインダパターンを見つけることにより、線形バーコードシンボルをデコードするよう試みることにより）ものであることができる。照準照明 LED および照明 LED が、照明制御パルス 3 5 0, 3 5 0', 3 5 0'', 3 5 0''' により同時に駆動される本発明の実施形態においては、照準 LED 1 6 0 a、1 6 0 b および照明 LED 1 6 0 c ~ 1 6 0 t は、以下で述べられたように、パルス 3 5 0, 3 5 0', 3 5 0'', 3 5 0''' の持続時間の全体を通して過度に駆動することができる。

【 0 0 6 5 】

1 つの実施形態において、CMOS イメージアレイ 1 8 2 a は、イーストマンコダック社から入手可能な、KAC-0311 640x480 VGA CMOS イメージセンサにより実行することができる。この KAC-0311 は、“KAC-0311 640x480 VGA CMOS IMAGE SENSOR Fully Integrated Timing, Analog Signal Processing & 10 bit ADC” という名称の技術的記述において、より充分に記述されている。

<http://www.kodak.com/global/plugins/acrobat/erj/digital/ccd/products/cmos/KAC-0311LongSpec.pdf>、で入手できる、2 0 0 2 年 8 月 5 日の改訂 1 は、ここに参照によりその全体が組み入れられる。以下は、上記“フル仕様書”から取られた KAC-0311 の動作の、編集されたサマリーである。この専門的な記述で要約されているように、KAC-0311 は、アナログイメージ獲得、デジタル化、およびデジタル信号処理を、単一チップ上に集積しているソリッドステートアクティブ CMOS 撮像素子である。該イメージセンサは、640 × 480 の活性要素を持つ VGA フォーマットピクセルアレイよりなる。イメージサイズは、問題のウインドウを定義するようユーザにより定義可能である。特に、行および列の開始および停止動作をプログラムすることにより、ユーザは、問題のウインドウを、1 × 1 のピクセルの

10

20

30

40

50

解像度にまで下げて定義することができる。KAC-0311イメージセンサの1つの実施形態において、該ウィンドウは、カメラをぐるっと回して撮影する視野ポートのデジタルズーム動作を可能にするよう使われることができる。KAC-0311イメージセンサのもう1つの実施形態においては、一定の視野は、サブサンプリングが集められたイメージの解像度を減らすために使われる一方、維持されることができる。

【0066】

KAC-0311イメージセンサのピクセルは、 $7.8\mu\text{m}$ ピッチ上にある。ピクセルアーキテクチャは、コダックのピン止めされたフォトダイオードアーキテクチャである。KAC-0311イメージセンサは、マイクロレンズなしの単色バージョンで利用可能であるか、あるいは、マイクロレンズなしのベイヤー（CMY）パターン化カラーフィルタアレイで、利用可能である。KAC-0311イメージセンサの1つの実施形態において、統合化されたタイミングおよびプログラミング制御は、ビデオまたは静止画像取り込み動作におけるプログレッシブスキャンモードを可能とするように用いられる。KAC-0311イメージセンサのさらなる実施形態において、ユーザは一定マスタークロックレートを維持しながらフレームレートをプログラムすることができる。

【0067】

KAC-0311イメージセンサにおいて、ピクセルアレイのアナログビデオ出力は、オンチップアナログ信号パイプラインによって処理される。KAC-0311イメージセンサの1つの実施形態において、相関性のある二重サンプリングは、ピクセルリセットの一時的、および固定パターン雑音を排除するために使われる。KAC-0311イメージセンサのさらなる実施形態において、フレームレートの固定は、同時に起こる光学的黒レベル校正およびオフセット訂正を可能とするために、用いられる。さらにもう1つの実施形態において、KAC-0311イメージセンサのプログラム可能なアナログゲインは、信号スウィングをアナログ-デジタル変換器入力範囲にマップするためのグローバル露出ゲインを含む。プログラム可能なアナログゲインはさらに、カラーバランスをアナログドメインにて実行するための白バランスゲインを含む。追加的な実施形態において、KAC-0311イメージセンサのアナログ信号処理チェーンは、カラムオペアンプ処理、カラムデジタルオフセット電圧調整、白バランスゲイン増幅、グローバルプログラムマブルゲイン増幅、およびグローバルデジタルオフセット電圧調整よりなる。1つの実施形態において、デジタルプログラムマブル増幅器は、同時に起こる自動白バランス調整のためばかりでなく、露出ゲイン調整のための、カラーゲイン訂正を与えるために使用される。種々の実施形態におけるオフセット校正は、カラムごとのベースで、かつ、グローバルになされる。さらに、カラム毎オフセット訂正は、オンチップレジスタ内にストアされた値を用いることにより適用でき、10ビットの冗長サイン付きデジットアナログ-デジタルコンバータは、アナログデータを、10ビットデジタルワードストリームに変換する。KAC-0311イメージセンサの種々の実施形態において、差動アナログ信号処理パイプラインは、ノイズ免疫、信号対雑音比、およびシステムダイナミックレンジを改善するために使用される。1つの実施形態において、KAC-0311のシリアルインタフェースは、産業標準2線 I^2C コンパチブルシリアルインタフェースである。もう1つの実施形態において、KAC-0311イメージセンサのための電力は、単一3.3V電源によって与えられる。種々の実施形態において、KAC-0311イメージセンサは、単一のマスタークロックをもち、20MHzまでの速度で動作する。

【0068】

本発明で 사용할 ことができる イメージセンサの動作 的、および物理 的詳細は、イーストマンコダック社に譲渡されている米国特許第6,714,239号、名称“Active Pixel Sensor with Programable Color Balance”、および米国特許第6,552,323号、名称“Image Sensor with Shared Output Signal Line”、に記述されており、そのおののは、その全体が参照によりここに組み入れられる。以下は、米国特許第6,522,323号からの内容の短い要約を与える。特に、米国特許第6,552,323号は、複数の行および列に配列された複数のピクセルよりなるイメージセンサを開示する。該イメージセンサはさらに、グローバル電子シャッターを含むよう開示されている。開示され

たイメージセンサの同じ行のピクセルは、ピクセル出力ノード、および出力信号線をシェアする。さらに該開示は、行内のイメージ信号の分離が、行毎に2つの分離した行選択信号、行内の1つおきのピクセルについて1つ、を持ち、かつ、各対のカラムについての、1:2カラム出力信号線デマルチプレックススキームを持つことにより、達成される。ここで図11に再生されるような模式図は、2つの隣接するピクセル5を示している。該模式図において使用される識別子は、以下のものを含む:リセットゲート(RG)をもつリセットトランジスタ、転送ゲート(TG)、信号トランジスタ(SIG)、行選択ゲートをもつ行選択トランジスタ(RSEL)、光検出器(PD)、および浮遊拡散(FD)。グローバルシャッターの動作は、図11に示される実施形態、およびここで図12として再生されるタイミング図に関して、米国特許No.6,552,323のカラム3、25-45行に記述されている。その開示は、読み出しが、センサの各ピクセルにおける、集められた信号電荷の光検出器30a、30bから浮遊拡散10a、10bへの転送が同時になされることにより始まることを示している。次に、行選択1(15)は、オンされ、浮遊拡散1(10a)の信号レベルは、SS1にパルスを与えることにより、列回路20aによりサンプルされ、保持される。行選択1(15)は、そののちオフされ、行選択2(25)がオンされ、浮遊拡散2(10b)の信号レベルは、SS2にパルスを与えることにより、カラム回路20bによりサンプルされ、保持される。読み出しされている行における浮遊拡散10a、10bは、そののち、RGにパルスを与えることにより、リセットされる。次の行選択2(25)はオフされ、行選択1(15)はオンされ、浮遊拡散1(10a)のリセットレベルは、SR1にパルスを与えることにより、列回路20aによりサンプルされ、保持される。行選択1(15)は、そののちオフされ、行選択2(25)は、オンされ、浮遊拡散2(10b)のリセットレベルは、SR2にパルスを与えることにより、サンプルされ、保持される。列回路20a、20bによりサンプルされ、保持された信号の読み出しは、そののち、イメージセンサの次の行において始まるサンプルピクセル読み出しに先立ってなされる。

【0069】

もう1つの実施形態において、CMOSイメージアレイ182aは、KAC-9630の、128(H)x98(V) CMOSイメージセンサで実施することができる。KAC-9630は、名称“Device Performance Specification - Kodak KAC-9630 CMOS Image Sensor”、2004年9月、改訂1.1、の技術的仕様書において、より十分に記述されている。この文書は、その全体がここに参照により組み入れられる。この書類は 例えば、
<http://www.kodak.com/global/plugins/acrobat/en/digital/ccd/products/cmos/KAC-9630LongSpec.pdf>で、イーストマンコダック社(www.kodak.com)より入手可能である。この技術的仕様書は、KAC-9630イメージセンサを、単色イメージを、毎秒580フレームで獲得することのできる低電力のCMOSアクティブピクセルイメージセンサとして記述している。さらに、KAC-9630イメージセンサは、オンチップ8ビットアナログ-デジタルコンバータ、固定パターンノイズ除去回路、およびビデオゲイン増幅器を含むものとして記述されている。KAC-9630はさらに、積分時間およびフレームレートの調整を可能にする、集積されたプログラム可能なタイミングおよび制御回路網を持つものとして記述されている。KAC-9630イメージセンサにおける読み出し回路は、2ミリ秒以下の単一8ビットデジタルデータバス上のフルフレーム読み出しをサポートすることができるものとして記述されている。上に示されたように、KAC-9630イメージセンサは、集積化された電子シャッターを含むものとして記述されている。

【0070】

もう1つの実施形態において、CMOSイメージアレイ182aは、マイクロンテクノロジー社、8000 South Federal Way, Post Office Box 6, Boise, ID 83707-0006、からの、Wide VGA MT9V022イメージセンサ、のようなマイクロンイメージセンサで実行することができる。MT9V022イメージセンサは、例えば、
[http://download.micron.com/pdf/flyers/mt9v022_\(mi-0350\)_flyer.pdf](http://download.micron.com/pdf/flyers/mt9v022_(mi-0350)_flyer.pdf)にて、マイクロンテクノロジー社(www.micron.com)から入手可能な、製品MT9V099プロダクトフライヤ

ーにおいて、より詳細に記述されている。この書類は、その全体が参照によりここに組み入れられる。

【 0 0 7 1 】

いくつかの実施形態において、イメージリーダー 100 は、回転シャッターモード、またはグローバル電子シャッターモードで動作することができる。1つのそのような実施形態において、回転シャッターモードは、自動焦点合わせ動作の一部として使用され、グローバル電子シャッターモードは、一度適切なフォーカスが決定されたときに、イメージデータを集めるように使用される。適切なフォーカスを決定し、かつ、次のイメージを集めるプロセスは、図 13 に示されるプロセス 400 により記述される。作動モジュール 124 は、例えば、オペレータによるトリガー 216 の押し下げに応じて、あるいは目標がイメージリーダー 100 の視野の中に動くことに応じて、トリガー信号を生成することができる。新しいイメージがイメージリーダー 100 により集められるときの動作において、イメージリーダー 100 は、(ステップ 404 で) バーコードのような対象を含む目標を照明し、(ステップ 408 で) イメージリーダーのイメージセンサ内の複数の行が、順次露出される回転シャッター動作モードに入る。この動作の一部として、フレーム露出期間は、複数の行の最初の行の露出の始まりから複数の行の最後の行の露出の終わりまでの時間として定義することができる。1つの実施形態において、イメージリーダー 100 の撮像レンズ 212 は、フレーム露出期間の少なくとも一部の間に、連続する動きの 1 つ内に、あるいは、階段状の動きの 1 つ内にあるよう、制御される(ステップ 414)。図 20 の実施形態において示されるように、イメージリーダー 100 は、撮像レンズ 212 を、イメージリーダー 100 の焦点設定を変更するよう移動させるために、制御モジュール 112、またはもう 1 つのモジュールにより制御されるレンズ駆動モジュール 165 を、持つことができる。1つのそのような実施形態において、光学式システムは複数の別個の設定を持つことができる。各別個の設定において、レンズ 212 は、イメージリーダー 100 から所定の距離にある対象のための別個のイメージを、イメージセンサ上に形成する。1つの実施形態において、光学的システムの焦点範囲の一方の限界は、無限遠にある対象からの入射放射を、焦点合わせすることに対応する。対象は、もしその入射光線が、本質的に平行であれば、“無限遠”にあると考えられる。1つの実施形態において、光学的システムの焦点範囲のもう 1 つの限界は近傍点である。光学的システムの近傍点は、対象を、光学的システムがまだ該対象の別個のイメージを作ることができる位置に、光学的システムに関してもたらすことのできるもっとも近い距離である。もう 1 つの実施形態においては、光学的システムの焦点における変動は、光学的システムの全体の範囲をカバーしない。例えばこのような 1 つの実施形態において、イメージリーダー 100 の焦点設定は、数ミリメートル離れた焦点設定の間で変更される。もう 1 つの実施形態において、イメージリーダー 100 の焦点設定は、数センチメートル離れた焦点設定の間で変更される。リーダー 100 がレンズドライバモジュール 165 を含むよう構成することは、スキャナーが拡張されたフィールド深さにわたって動作することを可能にする。

【 0 0 7 2 】

レンズドライバモジュール 165 をさらに参照して、種々のレンズ駆動技術、および方法が、実行される。米国特許 No. 4,350,418 は、その全体がここに参照により組み入れられるが、レンズの位置調整が調整リングの回転によって達成される、距離調整リングを含むレンズ焦点調整システムを開示している。米国特許第 4,793,689 号は、これもまた、その全体がここに参照により組み入れられるが、中空固定シリンダーの中空内に配置され、光学軸の周りに回転可能な中空回転リングであって、それらの間にベアリングが介挿された、中空の回転リングを持つレンズバレル、該回転リングの回転にตอบสนองして移動可能な可動シリンダー、および、固定シリンダーと回転リングとの直径方向間に配置された振動波モーターを開示している。米国特許第 5,541,774 号は、これもまた、その全体がここに参照により組み入れられるが、内側ヨークおよび外側ヨークを含む固定メンバーを持つ、電磁レンズドライバ、動作可能に配置された磁石、本体を駆動されるように保持する移動可能なメンバー、外側ヨークと内側ヨークの間に軸方向に巻かれ

10

20

30

40

50

たコイル、および動作可能に配置された磁石の磁界を検出し位置指示信号を生成する位置検出器を開示している。

【0073】

プロセス400はまた、複数の露出した行からイメージデータを（ステップ420で）読み出すことを含む。このイメージデータは、コントラスト検出方法、または位相検出方法のような自動焦点アルゴリズムによって（ステップ424で）分析される。行焦点イメージ情報を用いて、イメージリーダー100は、レンズ212の適切な焦点設定を、例えば、集められたデータに基づき適切な焦点設定を決定し、そののち、レンズ212をその設定にまで移動させることにより、あるいは現在の行のイメージを評価して、現在の焦点設定にイメージリーダーが受け入れ可能に焦点合わせされているかを決定することにより、（ステップ428で）確立することができる。種々の実施形態において、イメージデータの解析は、イメージ収集モジュール108、光学モジュール、制御モジュール112、または専用の自動焦点合わせモジュール（例えば、フォーカス計算を行なう目的専用とされたASICあるいはFPGA）によって行なうことができる。レンズ212の位置が適切に設定されて、イメージリーダー100は、（ステップ432で）グローバル電子シャッター動作モードに入る。プロセス400によるある時点で、イメージリーダー100は、イメージセンサアレイモジュール182の各ピクセルからイメージデータを読み出す前に、回転式シャッター動作を終わらせ、グローバル電子シャッター動作モードの動作を始めることができる。グローバル電子シャッター動作モードにおいては、イメージリーダー100は、（ステップ436で）メモリモジュール116にストアされており順次デコードモジュール150150または自動識別モジュール152に転送されるフルフレームのイメージデータを集める。行のイメージ情報が、リーダー撮像レンズ112が動き中であるよう制御されている時間内に読み出され、解析されるこの実施形態によれば、イメージリーダーを自動的にその目標を撮像するよう焦点合わせすることは、1フレームのデータ内で達成される。種々の実施形態において、自動焦点合わせ動作は、専用の自動焦点合わせモジュールによって扱われることができ、あるいは、該焦点合わせモジュールは、イメージ収集モジュール108、および/または制御モジュール112のような他のモジュール内に組み入れられる。

【0074】

プロセス400のステップをさらに参照して、行イメージデータを、焦点合わせ特性を決定するよう、解析するステップ424は、図21のフロー図、および図22Aおよび図22Bのヒストグラムプロットを参照して、さらに記述される。ステップ2102でイメージリーダー100は、ステップ420で読み出された現在の行のイメージデータのピクセル値のヒストグラムプロットを構築する。図22Aは、受け入れ可能に焦点合わせされた（単色の基板上のバーコードシンボルにおけるような）白黒調のイメージに対応する行のデータのピクセル値のヒストグラムプロットである。ヒストグラムプロット2108は、高いコントラストイメージを表しており、かつ、グレースケールの高い側での多くのピクセル値、グレースケールの低い側での多くのピクセル値、および中央のグレースケール範囲でのより少ないピクセル値を含む。図22Bは、焦点合わせがよくできていない白黒調イメージに対応する行のデータのピクセル値の、ヒストグラムプロットである。ヒストグラム2110により要約されるイメージデータは、「よりフラットな」コントラストがより低いイメージデータであり、それは、グレースケールの両極端でのほとんどピクセル値を持たず、グレースケールの中央で、より多くの数のピクセル値を持つことを意味している。したがって、イメージの焦点レベルは、イメージコントラスト情報を用いて容易に決定することができることを見ることができる。

【0075】

ステップ2104で、イメージリーダー100は、集められたヒストグラムデータを評価する。ステップ2104で、イメージリーダー100は、レンズ212のための適切なイン焦点設定を決定するか、あるいは、現在の行のイメージデータから抽出されたヒストグラムデータが、イメージリーダーが現在のレンズ設定または位置で受け入れ可能に焦点

合わせされていることを示すかを決定することができる。ステップ 2104 でイメージリーダーが、集められたヒストグラムデータに基づいて、レンズ 212 のための適切な設定を決定する場合は、該ヒストグラムデータは、現在の行からのものであるか、あるいは現在の行のデータと先行する行のデータの結合に基づくものであってよい。さらなる側面において、レンズ 212 の位置または設定値は、読み出される各行のイメージデータのヒストグラム情報が、行情報が集められたときのレンズ 212 の位置を示すレンズ位置データと関連しているように記録される。ステップ 2104 で、イン焦点レンズ設定を決定するための遷移関数は、ヒストグラムプロットにおいて要約された行コントラスト情報ばかりでなく、各セットの行データと関連したレンズ 212 の位置を示すレンズ位置データを利用することができる。

10

【0076】

プロセス 400 のさらなるステップを参照して、イメージリーダー 100 はステップ 414 で、レンズ 212 を、連続的な動きをするか、あるいは階段状の連続的な動きをするよう、制御することができる。連続的な動きをするよう制御されるとき、レンズ 212 は、イメージセンサレイモジュール 182 の、順次的な行のピクセルが露出され、読み出される時間を通して、連続的に動く。階段状の連続的な動きをするよう制御されるとき、レンズ 212 は、センサモジュール 182 の行のピクセルが露出され、読み出される時間を通して、繰り返し、動き、停止する。レンズ 212 を階段状の動きをするよう制御するイメージリーダーの 1 つの実施形態において、イメージリーダー 100 は、レンズを、2 つの極点、第 1 は遠いフィールド位置と、第 2 はより近いフィールド位置の間で、連続的に移動させる。レンズ 212 を階段状の動きをするよう制御するイメージリーダーのもう 1 つの実施形態において、イメージリーダー 100 は、レンズ 212 を、2 つの極点の間で連続的に移動させ、かつ、2 つの極点の間の 1、またはそれ以上の位置で、中間的にレンズ 212 を、停止させる。階段状の連続的な動きをするよう制御されるレンズ 212 は、動き期間、すなわち、レンズが移動する期間と、停止期間、すなわち、レンズが一時的にアイドルである時間とを持つと考えることができる。本発明の 1 つの実施形態において、レンズ 212 の動きと、行のピクセルからのイメージデータの読み出しとは、調整せられる。例えば、イメージセンサレイモジュール 182 のレンズの動きと制御は、イメージセンサレイモジュール 182 の 1 つ、またはそれ以上の行の露出期間が、レンズ 212 の停止期間の間に起こり、レンズ 212 が、全行露出期間の間、アイドルであるように、調整することができる。さらに、レンズ 212 の動きの位相の間に露出されピクセルに対応するイメージデータの処理は、ある実施形態において有用であるが、イメージリーダー 100 は、レンズ 212 の動き期間の間に露出されたピクセルに対応するイメージデータが、例えば、行解析ステップ 424 の間に破棄されるように構成することができる。

20

30

【0077】

図 13 を参照して一般的に記述されたプロセス 400 の特定の実施形態は、図 23 および図 24 のフロー図を参照して記述される。図 23 の実施形態において、イメージリーダー 100 はステップ 424 で、その時点までに集められた、集められた行イメージデータに基づき、イン焦点レンズ設定を決定するよう試みる。もし、ステップ 428a で、イメージリーダー 100 が、レンズ 212 のイン焦点位置を決定するのに十分な情報が集められたと決定するなら、イメージリーダー 100 は、レンズ 212 のためのイン焦点設定を決定し、かつ、ステップ 428b に進んでレンズ 212 を決定されたイン焦点位置に移動させる。もし十分な情報が集められていなければ、イメージリーダー 100 はステップ 420 に戻り、追加的な行情報を集める。イメージリーダー 100 はステップ 428b で、レンズ 212 を、例えば、決定したイン焦点位置が正しいことを確認することを目的として移動させながら、行イメージデータを読み出し、処理することを続けることができる。レンズ 212 が決定したイン焦点位置にまで移動したとき、イメージリーダー 100 はステップ 432 に進み、グローバル電子シャッター動作モードに入る。イメージリーダー 100 がグローバルシャッター動作モードに（ステップ 432 で）入るとき、イメージリーダー 100 は、レンズ 212 の動きを止めることができる。イメージリーダーはそののち

40

50

ステップ 4 3 6 に進んでフルフレームのイメージデータを集め、かつそののちステップ 4 3 8 に進んでイメージデータを、データフォームデコードモジュール 1 5 0 または自動識別モジュール 1 5 2 の 1 つに転送する。

【 0 0 7 8 】

図 2 4 を参照して記述されるプロセス 4 0 0 の実施形態において、イメージリーダー 1 0 0 は、ステップ 4 2 4 で、現在の行データ（もっとも最近に集められた行データ）を評価することにより、レンズ 2 1 2 のイン焦点設定を確立し、現在の行データが、イメージリーダー 1 0 0 が現在、イン焦点にあることを示しているかを、決定する。もし、ステップ 4 2 8 d でイメージリーダー 1 0 0 が、イメージリーダー 1 0 0 が現在フォーカスではないことを決定すれば、イメージリーダー 1 0 0 は、ステップ 4 2 0 に戻り、追加的な行情報を集める。もし、ステップ 4 2 0 でイメージリーダー 1 0 0 が、該リーダーは現在イン焦点位置にあることを決定すれば、イメージリーダー 1 0 0 はステップ 4 3 2 に進み、グローバル電子シャッターモード動作に入る。イメージリーダー 1 0 0 が、（ステップ 4 3 2 で）グローバルシャッター動作モードに入る時点では、イメージリーダー 1 0 0 は、レンズ 2 1 2 の動きを停止させる。イメージリーダー 1 0 0 は、そののちステップ 4 3 6 に進み、フルフレームのイメージデータを集め、かつそののちステップ 4 3 8 に進んで、イメージデータを、データフォームデコード 1 5 0 または自動識別モジュール 1 5 2 の 1 つに転送する。

【 0 0 7 9 】

プロセス 4 0 0、またはプロセス 8 0 0 を参照して、イメージリーダー 1 0 0 は、“イン焦点”位置を確立するにおいて、レンズ 2 1 2 の予想される、または現在の位置を、他の利用可能なレンズ焦点位置より良い焦点に指標をもたらすような、予想される、または現在の位置に基づいて、“イン焦点”にあるよう指定することが理解されるであろう。これにより、レンズ焦点位置が、一般的な意味で、高度に焦点合わせされていない場合は、リーダー 1 0 0 は、それでもやはり、もしそれが他の利用可能なレンズ位置より指標をよりイン焦点にするのであれば、該位置を“イン焦点”にあると指定するであろう。1 つの特定の実施形態において、レンズ 1 0 0 は、それが階段状の連続的動きをするよう制御されるときは、限定された数の分離した位置（例えば、2 つの位置）の間で、“トグルされる”よう制御される。このような 1 つの実施形態において、リーダー 1 0 0 は、もしレンズ位置が、指標を、残りの可能な位置より、よりイン焦点にあるようにするのであれば、限定された数の可能な分離した位置のうちの 1 つを、“イン焦点”であるとして指定する。特に、レンズ 2 1 2 が限定された数の分離した位置の間で“トグルされる”構成では、焦点決定プロセスは省略し、イメージデータは、デコードモジュール 1 5 0 または自動識別モジュール 1 5 2 に直接転送するようにすることができる。特に、限定された数のかわりの焦点位置があるとき、イン焦点位置は、結果が成功的なデコードにおいてどの位置にあるかに依存して容易に識別することができる。デコードの試みによりイン焦点位置を識別することは、平均デコード時間を削減することができる。

【 0 0 8 0 】

本発明の変形例において、イメージリーダー 1 0 0 は、ステップ 4 2 0 で所定数の行のイメージデータを読み出し、ステップ 4 2 4 で所定数の行を解析する。所定数の行は、例えば、2 行、3 行、10 行、または、イメージセンサアレイ 1 8 2 のすべての行（100+）であってもよい。イメージリーダー 1 0 0 は、ステップ 4 2 4 で、複数の行から、もっとも焦点があった（例えば、最も高いコントラスト）の行を選択し、最も焦点の合った行と関連する記録された焦点設定が、イメージリーダー 1 0 0 の“イン焦点”設定であると決定する。あるいは、イメージリーダー 1 0 0 は、数行に渡って集められたデータイメージを利用して、“イン焦点”設定データを、計算することができる。上記の変形のうちのいずれにおいても、焦点設定が決定されたとき、イメージリーダー 1 0 0 は最初にステップ 4 3 2 でグローバル電子シャッター動作モードに入り、そののち、レンズ 2 1 2 を決定された焦点位置設定にまで移動させるか、あるいは、イメージリーダー 1 0 0 は、代わりに、ステップ 4 3 2 でグローバル電子シャッター動作モードに入る前に、レンズ 2 1 2 を決定

されたレンズ設定に移動させることができ、あるいはこれらの２つの動作は同時に起きることができる。

【００８１】

もう１つの自動焦点動作の実施形態において、図２５－３０Ｂと関連して後に述べるように、グローバル電子シャッター動作モードは、焦点合わせ期間と、データ収集期間の両方の間に、使用することができる。ここで記述されたプロセス８００によれば、自動焦点合わせ期間の間に、限定された“ウインドウ表示”のフレームのイメージデータが、焦点設定または位置の各変形例について、集められることができる。例えば、イメージセンサの、中央領域、または走査線の中央の１０走査線のような、走査線の中央グループのみが、焦点決定アルゴリズムにより読み出され解析される。この実施形態によれば、限定されたフレームデータは、イメージリーダーを焦点合わせするために必要とされる時間を実質的に減少させながら焦点決定アルゴリズムのための十分な情報を与える。

【００８２】

代替的な実施形態において、プロセス４００、またはプロセス８００におけるステップの特定の順序は、そこに含まれる発明的概念から離れることなく、変更することができる。種々の他の実施形態において、回転シャッター動作を含む回路網、およびグローバル電子シャッター動作を実施する回路網は、同じCMOSチップ上に実行することができ、あるいは、１つ、または両回路網要素は、別の専用のチップ上に実行することができる。追加的な実施形態において、回転するシャッター機能性、およびグローバル電子シャッター動作は、ハードウェア、ソフトウェア、および／またはファームウェアを含む単一のモジュールにおいて結合することができる。

【００８３】

回転シャッターモード、またはグローバル電子シャッターモードで動作するイメージリーダー１００のもう１つの実施形態において、イメージリーダー１００は、グローバル電子シャッター動作モードと、回転シャッター動作モードとの間で、ダイナミックにシフトすることができる。１つのそのような実施形態において、イメージリーダー１００は、積分時間が与えられた閾値より短いとき、デフォルトグローバル電子シャッター動作モードから回転シャッター動作モードにシフトする。多くの商業的に利用可能なイメージャーが、いくらかの量の光の蓄積要素への漏れを許す光シールドを持って実行されており、あるいは、蓄積要素を、光感受性要素から完全には分離しないスイッチを備えて、実行される。この結果として、蓄積要素の内容は、電荷が、蓄積要素に転送された後に、イメージャー上に入射する雰囲気照明により悪く影響され得ることとなる。以下は、このような動作の数値例を与える。

【００８４】

一般に、グローバル電子シャッター能力をもつCMOSイメージセンサのシャッター効率は、イメージセンサ上の蓄積領域が、ストアされたイメージデータをシールドすることのできる程度を特定する。例えば、もしシャッターが99.9%の効率を持っているなら、そのときは、イメージセンサのシールドされていない部分におけると同じ、シールドされた部分における電荷量を生成するよう、1000倍、より長い積分時間（露出時間としても知られる）を要する。それゆえ、イメージ取り込みサイクルにおいては、以下の方程式は、イメージがシフトし蓄積領域内に入り込んだ後の時間期間内に認容されうる、雰囲気光からのイメージャーへの光放射の示しであって、イメージがシフトし蓄積領域内に入る前の時間期間の間の、雰囲気照明および光源１６０により照明された対象からのイメージャー上への光放射と比較される、該光放射の示しを、所望の劣化パーセンテージを超えることなく、与える。方程式はまた、イメージャーに入射する光が、全撮像サイクルの間に、同じである場合をアドレスすることができる。両者の場合において、最大劣化の導入なしに使用することのできる最小積分を、知る必要がある。

$$(Amb. Irrad) * Tframe * (100\% - \%eff) = (Amb. Irrad + Light Source Irrad) * Texp * (\%deg)$$

10

20

30

40

50

【 0 0 8 5 】

多くの場合に、イメージャー上への光は、露出期間の間およびフレームの残りの間に、変化しない。この状況において、イメージャーへの光の放射は一定であり、かつ所望のイメージを過度に乱す光漏れなしに使用することのできる最小積分時間を、解決することができる。この場合に方程式を解くことは、特定の劣化のための最小積分時間の計算を許すことである。以下の一定の放射の数的な例は、99.9%のシャッター効率、20msのフレームレート、5%の最大認容劣化のためのものである。

$$20\text{ms} * (100\% - 99.9\%) = (\text{Texposure} * 5\%)$$

10

あるいは、5%以上の劣化を生じないで使用することのできる最小露出時間を解決するのは、

$$\text{Texposure} = 0.4\text{ms}$$

このように、もしイメージ取り込みの間の積分時間が0.4msより短いなら、劣化リーク（ともに、光学的、または電氣的な）は、5%、あるいはより大きいエラーを、導入することとなるであろう。

【 0 0 8 6 】

20

過度の雰囲気光によって導入されるイメージ劣化をアドレスする実施形態において、イメージリーダー100は、積分時間が、イメージリーダーのフレームレート、最大許容劣化、およびシャッター効率に関して決定されたレベルより短くなるとき、回転シャッター動作に移行する。短い積分時間に応答して動作モードをシフトするプロセス600は、図14に示される。作動モジュール124は、例えば、オペレータによるトリガー216の押下に応じて、あるいは目標がイメージリーダー100の視野に入ったことに応答して、プロセス600を始めるようトリガー信号を生成することができる。プロセス600は、計算された最小積分時間を（ステップ604で）ストアすることを含む。1つの実施形態において、この閾値は、上に提示された方程式に従って決定される。これらの方程式への、シャッター効率、最大許容イメージ劣化リーク、フレームレートのようないくつかの入力は、イメージリーダー100において、その初期設定の一部として、あるいは後の時間に、構成することができる。プロセス600はまた、（ステップ608で）イメージデータを集めることを含む。イメージデータの収集の一部として、現在の環境条件のための露出時間は、センサレイ制御モジュール186によって（ステップ612で）確立される。種々の実施形態において、この露出時間は、イメージリーダー100において、グローバル電子シャッター制御モジュール190、光学モジュール178、あるいはもう1つの適切なモジュールによって確立される。イメージリーダー100の動作モードが、グローバルシャッターモードから回転シャッターにシフトするかどうかを決定するために、確立された露出時間が、（ステップ616で）最小積分時間閾値と比較される。もし、確立された積分時間が、計算された最小積分時間閾値より短いなら、そのとき、イメージリーダー100の動作モードは、グローバル電子シャッターから回転シャッターに（ステップ620で）シフトする。もし確立された積分時間が、計算された最小積分時間閾値より大きい、またはそれに等しいのであれば、そのとき、グローバル電子シャッター動作モードは、（ステップ628で）維持される。

30

40

【 0 0 8 7 】

本発明のさらなる実施形態は、図15A、および図31および32のフロー図を参照して記述される。図15Aに示されるように、イメージリーダー100は、ユーザ選択可能な構成設定をもつように構成される。例えば、図15Aに示されるように、イメージリーダー100は、ディスプレイ504上に、オペレータに、回転シャッター動作モードとグローバルシャッター動作モードのユーザ選択可能な構成オプションを提示するグラフィカルユーザインタフェース（GUI）メニューオプションディスプレイスクリーン3170を

50

提示する。GUIディスプレイスクリーンは、イメージリーダー１００上にインストールされ得るWindows（登録商標）CEのような、ある利用可能なオペレーティングシステムと関連したツールキットを備えて構成される。リーダー１００がブラウザを含むように構成されるとき、あるいはそうでなければ、適当な構文解析ツールおよび解釈器をもって構成されるとき、GUI 3 1 7 0 は、種々のオープンスタンダード言語（例えば、HTML/JAVA（登録商標）、XML/JAVA（登録商標））を使って作成することができる。図 1 5 A の実施形態において、GUI アイコン 3 1 5 2 は回転シャッター選択ボタンであり、GUI アイコン 3 1 5 4 は、グローバル電子シャッターメニューオプションである。アイコン 3 1 5 2 が選択されるとき、イメージリーダー１００は、イメージリーダー１００が、ここに記述されるように次のトリガー信号を受信してデコードの試みを始めるとき、イメージリーダー１００は、グローバル電子動作モードを利用するのではなく、回転シャッター動作モードを利用してイメージデータを集めるよう構成することができる。アイコン 3 1 5 4 が選択されるとき、イメージリーダー１００は、イメージリーダー１００が、次のトリガー信号を受信してデコードの試みを始めるとき、イメージリーダー１００は、回転シャッター動作モードを利用することなく、グローバル電子動作モードを利用してイメージデータを集めるよう構成することができる。GUI 3 1 7 0 は、追加的なユーザ選択可能な構成オプションを許すよう構成することができる。図 1 5 A の実施形態において、ボタン 3 1 5 6（テキスト、あるいはアイコンの形にある）の選択は、プロセス 3 0 0 が、トリガー信号が受信された次の時間に実行されるように、イメージリーダー１００の構成設定をする。ボタン 3 1 5 8 の選択は、トリガー信号が受信される次の時間にプロセス 4 0 0 が実行されるように、イメージリーダー１００の構成設定をする。ボタン 3 1 6 0 の選択は、トリガー信号が受信される次の時間にプロセス 6 0 0 が実行されるように、イメージリーダー１００の構成設定をする。ボタン 3 1 6 2 の選択は、トリガー信号が受信される次の時間にプロセス 8 0 0 が実行されるように、イメージリーダー１００の構成設定をする。ボタン 3 1 6 4 の選択は、トリガー信号が受信される次の時間にイメージリーダーが 2 D フルフレームのイメージデータのようなイメージデータを集め、集めたイメージデータを、モジュール 1 5 0 またはモジュール 1 5 2 に転送することなく、（例えば、ディスプレイ 5 0 4、または間隔をあけて配置した装置に）出力するように、イメージリーダー１００が「イメージ取り込み」動作モードにあるよう、イメージリーダー１００の構成設定をする。輸出する応用において、移動目標（例えば、移動する配達車、アセンブリライン上のパッケージ）に対応するイメージを、「イメージ取り込み」モードにおいて獲得することは有益であるであろう。したがって、グローバルシャッター動作モードの動作を利用してイメージ取り込みモードを実行することは、イメージひずみが、グローバルシャッター動作モードを利用して減少せられるという点で、重要な利点をもたらすことが見られるであろう。回転するシャッター構成と、グローバル電子シャッター構成、あるいはボタン 3 1 5 6、3 1 5 8、3 1 6 0、3 1 6 2、および 3 1 6 4 の間の選択もまた、ソフトウェア開発キット（SDK）のコマンドの使用によりなされることができる。システムは、イメージリーダー１００が、回転シャッター構成およびグローバル電子シャッター構成のうちの１つであるよう、SDK によって作られたコマンド（例えば、「ローリングシャッター」および「グローバルシャッター」コマンド）が、イメージリーダー１００と離れて位置するホストターミナルで選択され、イメージリーダー１００にリーダー１００を再構成するよう転送されるように作成することができる。

【 0 0 8 8 】

図 3 1 のフロー図を参照して、オペレータは、ステップ 3 1 0 2 で、回転するシャッター形態と、グローバル電子シャッター形態の間で選択をする。もしオペレータが、回転するシャッター形態を選択すれば、イメージリーダー１００は、ステップ 3 1 0 4 に進む。

ステップ 3 1 0 4 で、イメージリーダー１００は、アイドル状態から活性読み出し状態に駆動され（例えば、トリガー 2 1 6 のマニュアル活性化、あるいは他の方法により）、そののち自動的にステップ 3 1 0 6 と 3 1 0 8 を実行する。ステップ 3 1 0 6 でリーダー 1 0 0 は、回転シャッター動作モードを利用してイメージデータを集め、ステップ 3 1 0

10

20

30

40

50

8で、集められたイメージデータは、データフォームデコードモジュール150または自動識別モジュール152にイメージデータをデコードするか、あるいは処理するために転送される。もしステップ3102で、グローバル電子シャッターモードが選択されれば、イメージリーダー100は、ステップ3118に進む。ステップ3118で、イメージリーダー100は、トリガー信号の生成により（例えば、トリガー216のマニュアル活性化、あるいは他の方法により）、アイドル状態から活性読み出し状態に駆動され、そのうち自動的にステップ3118と3120を実行する。ステップ3118で、リーダー100は、グローバル電子シャッター動作モードを利用してイメージデータを集め、ステップ3118で、集められたイメージデータは、データフォームデコードモジュール150または自動識別モジュール152にイメージデータをデコードするか、あるいは処理するために転送される。

10

【0089】

本発明のもう1つの実施形態は、図32のフロー図を参照して記述される。図32のフロー図を参照して記述された実施形態において、イメージリーダー100は、回転シャッターモードとグローバルシャッターモードを利用してイメージデータを集め、イメージデータを解読することを試みるように構成される。ステップ3202でトリガー信号が生成され（例えば、トリガー216のマニュアル活性化、あるいは他の方法により）、イメージリーダー100を、アイドル状態から活性読み出し状態に駆動し、かつステップ3204、3206のすべては、その後自動的に実行される。ステップ3204でイメージリーダー100は、回転シャッター動作モードに入る。ステップ3206でイメージリーダー100は、回転シャッター動作モードを利用してフルフレームのイメージデータ、あるいはウインドウ表示のフレームのイメージデータのようなイメージデータを集める。ステップ3208でイメージリーダー100は、ステップ3206で集められたイメージデータを、データフォームデコードモジュール150および/または自動識別モジュール152に転送する。データフォームデコードモジュール150、または自動識別モジュール152は、集められたイメージデータを、デコードし、そうでなければ処理し、結果を出力する（例えば、デコードされたバーコードメッセージをディスプレイ504、または離れて配置された装置に出力する）。ステップ3118でイメージリーダー100は、グローバル電子シャッター動作モードに入る。ステップ3212でイメージリーダー100は、グローバル電子シャッター動作モードを利用してイメージデータを集める。ステップ3212で集められたイメージデータは、フルフレームあるいはウインドウ表示のフレームのイメージデータである。ステップ3214でイメージリーダー100は、ステップ3212において集められたイメージデータを、データフォームデコードモジュール150または自動識別モジュール152に転送する。データフォームデコードモジュール150、または自動識別モジュール152は、集められたイメージデータをデコードし、そうでなければ処理し、結果を出力する（例えば、デコードされたバーコードメッセージをディスプレイ504、または離れて配置された装置に出力する）。制御ループ矢3216により示されたように、イメージリーダー100は、停止条件が満たされるまで、ステップ3204、3206、3208、3210、3212、および3214を自動的に繰り返す。停止条件は、例えばトリガー信号の生成（例えば、トリガー216の開放により生成されるような）、または所定の数のバーコードシンボルの成功的なデコードであり得る。

20

30

40

【0090】

本発明によるもう1つのプロセスは、図25のフロー図を参照して記述される。プロセス800は、レンズ212が動きにあるように制御されている時間の間に集められる限定された量のイメージデータを処理する点においてプロセス400に似ている。プロセス400で、およびプロセス800で、レンズ212のイン焦点位置は速く確立される。プロセス400は、イメージセンサアレイモジュール182が、該プロセスのコースの異なる時間に、第1の回転シャッター動作モード、および第2の続いて実行されるグローバル電子シャッター動作モードで動作することを利用することを含むが、プロセス800は、該プロセスの全体を通して、回転シャッターモード動作とグローバル電子シャッター作

50

ド動作のいずれかで動作する、これまでに述べた選択的にアドレス可能なイメージセンサアレイモジュールの1つの使用により実行される。

【0091】

プロセス800をさらに参照して、作動モジュール124はステップ802で、トリガー216の押し下げ、目標がイメージリーダーの視野内にあることの検出、または間隔において配置されたデバイスからのコマンドの受信に应答して、トリガー信号を生成することによりプロセス800を開始する。ステップ814でイメージリーダー100は、レンズ212を動きの中にセットする。ステップ814でイメージリーダー100は、レンズ212を、連続的な動き、あるいは階段状の連続的な動きにあるよう制御することができる。

10

【0092】

ステップ820でイメージリーダー100は、イメージセンサアレイモジュール182から「ウインドウ表示のフレーム」のイメージデータを読み出す。CMOSイメージセンサは、ウインドウ表示のフレームの動作モードで動作することができる。ウインドウ表示のフレームの動作モードにおいて、イメージセンサアレイの選択的にアドレスされたサブセットのすべてのピクセルのみに対応するイメージデータが読み出される。ウインドウ表示のフレームの動作モードにおいて動作するイメージリーダー100の例が、図28A、28B、および28Cを参照して記述され、そこでは、イメージセンサアレイは、10×10ピクセルブロックを表すグリッドの各矩形で表され、かつそこでは、影をつけられた領域2802、2804は、選択的にアドレスされ、選択的に読み出しを受けるピクセルを表す。図28Aの実施形態において、ウインドウ表示のフレームの動作モードが図示されており、そこでは、ウインドウ表示のイメージデータは、イメージセンサアレイモジュール182の中心にある1セットの行のピクセルよりなる中央線パターンのピクセルを、選択的にアドレスし、読み出すことにより、イメージセンサアレイ182より読み出される。あるいは、ウインドウ表示のフレームの動作モードにおいて、イメージリーダー100は、イメージセンサアレイモジュール182の単一行のピクセルからのイメージデータを、選択的にアドレスし、選択的に読み出すことができる。さらに、ウインドウ表示のフレームの動作モードにおいて、イメージリーダー100は、行2802aと2802bからのイメージデータを、選択的にアドレスし、読み出すことができる。図28Bの実施形態において、ウインドウ表示のフレームの動作モードが、図示され、そこでは、ウインドウ表示のイメージデータは、イメージセンサアレイモジュール182の中心にある、位置的に連続するピクセルの集まり（例えば、お互いに隣接するピクセルの集まり）のみを、選択的にアドレスし、読み出すことにより、イメージセンサアレイモジュール182から読み出される。図28Cの実施形態において、ウインドウ表示のフレームの動作モードが図示され、そこでは、ウインドウ表示のイメージデータは、位置的に連続するピクセルの10×10ブロックの、離れて配置されたクラスターを、選択的に読み出すことにより、イメージセンサアレイモジュール182から読み出される。図28A、28B、または28Cを参照して記述されたすべてのウインドウ表示のフレームの動作モードにおいて、イメージセンサのピクセルの半分より少ないものに対応するイメージデータが、選択的に、アドレスされ、読み出される。ウインドウ表示のフレームの動作モードで動作するとき、イメージリーダー100は、図28A、28Bあるいは28Cで図示されるパターンの1つ、またはそれ以上のピクセルに対応する入射光に対応するイメージデータを集めることができる。このようなイメージデータの集まりは、グレースケール値の集まりを含んでもよく、かつ、ウインドウ表示のフレームのイメージデータと呼ばれてもよい。

20

30

40

【0093】

ここで記述されたウインドウ表示のフレームの動作モードは、フルフレームのイメージデータが、メモリモジュール116の中にストアされ、そののち、そのフルフレームのイメージの部分が、さらなる処理を受ける問題の領域（すなわち、“サンプル”領域）として指定される代替りの動作モードと対比される、ウインドウ表示のフレームの動作モードにおいて、1フレームのイメージデータは、古フレームのイメージデータを集めるのに必

50

要とされる時間の一部内において集めることができる。

【 0 0 9 4 】

プロセス 8 0 0 をさらに参照して、イメージリーダー 1 0 0 はステップ 8 2 4 で、ウインドウ表示のフレームのイメージデータを分析し、イメージリーダー 1 0 0 の焦点合わせ特徴を決定する。ウインドウ表示のフレームのイメージデータを分析して焦点合わせ特徴を決定するステップは、さらに、図 2 9 のフロー図、図 3 0 A と図 3 0 B のヒストグラムプロットを参照して記述される。ステップ 4 1 0 2 でイメージリーダー 1 0 0 は、ステップ 8 2 0 で読み出された現在のウインドウ表示のフレームのイメージデータのピクセル値のヒストグラムプロットを構築する。図 3 0 A は、受け入れ可能に焦点合わせされている、バイトーンイメージ（単色基板上のバーコードシンボルにおけるような）に対応する行のデータのピクセル値のヒストグラムプロットである。ヒストグラムプロット 4 1 0 8 は、高コントラストイメージを表し、グレースケールの高い側での多くのピクセル値、グレースケールの低い側での数多くのピクセル値、およびグレースケールレンジの中央でのほとんどないピクセル値を含むものである。図 3 0 B は、焦点がよく合っていないバイトーンイメージに対応するウインドウ表示のフレームのイメージデータのピクセル値のヒストグラムプロットである。ヒストグラム 4 1 1 0 により要約されるイメージデータは、「よりフラットな」、よりコントラストのないイメージであり、これは、グレースケールの両端においてより少ないピクセル値を持ち、グレースケールの中心においてより多くのピクセルを持つことを意味している。したがって、イメージの焦点レベルはイメージコントラスト情報を用いて容易に決定することができることが見られる。

10

20

【 0 0 9 5 】

ステップ 4 1 0 4 において、イメージリーダー 1 0 0 が集められたヒストグラムデータを評価する。ブロック 4 1 0 4 でイメージリーダー 1 0 0 は、レンズ 2 1 2 のための適切なイン焦点設定を決定するか、あるいは、現在の行のイメージデータから抽出されたヒストグラムが、イメージリーダー 1 0 0 が、現在のレンズ位置に受け入れ可能に焦点合わせされていることを示すかどうかを決定する。イメージリーダー 1 0 0 がステップ 4 1 0 4 でレンズ 2 1 2 のための適切な設定を決定するとき、ヒストグラムデータは、現在のウインドウ表示のフレームのイメージデータからであってもよく、あるいは現在のウインドウ表示のフレームのイメージデータと、以前に集められた 1 あるいはそれ以上のフレームのウインドウ表示のイメージデータのとの結合に基づくものであってもよい。さらなる側面において、レンズ 2 1 2 の位置または設定値は、読み出され、解析された各行のイメージデータのヒストグラム情報が、レンズ 2 1 2 の、ウインドウ表示のフレームのイメージデータ情報が集められた時点での位置を示すレンズ位置データと関連したものであるよう記録される。ステップ 4 1 0 4 において、イン焦点レンズ設定を決定するための遷移関数は、ヒストグラムプロットにおいて要約されたウインドウ表示のフレームコントラスト情報ばかりでなく、各集められたウインドウ表示のフレームのイメージデータと関連するレンズ 2 1 2 の位置を示すレンズ位置データを利用することができる。

30

【 0 0 9 6 】

プロセス 8 0 0 のさらなるステップを参照して、イメージリーダー 1 0 0 はステップ 8 1 4 で、レンズ 2 1 2 が、連続的な動きにあるか、階段状の連続的な動きにあるかを制御することができる。連続的な動きにあると制御されるとき、レンズ 2 1 2 は、ウインドウ表示のフレームのイメージデータに対応するピクセルが露出され、かつ読み出される時間を通して、連続的に移動する。階段状の連続的な動きにあると制御されるとき、レンズ 2 1 2 は、ウインドウ表示のフレームのイメージデータに対応しているピクセルが露出され、読み出される時間を通して、移動し、停止する。レンズ 2 1 2 が階段状の連続的な動きにあるよう制御するイメージリーダー 1 0 0 の 1 つの実施形態において、イメージリーダー 1 0 0 は、レンズを 2 つの極ポイント、第 1 の遠フィールド位置と、第 2 の近フィールド位置との間で、連続的に移動させる。レンズ 2 1 2 が階段状の連続的な動きにあるよう制御するイメージリーダー 1 0 0 のもう 1 つの実施形態において、イメージリーダー 1 0 0 は、レンズ 2 1 2 を、2 つの極点の間で移動させ、かつ該 2 つの極点間の、1 つまたは

40

50

それ以上の点で、レンズ 2 1 2 を簡欠的にストップさせる。階段状の連続的な動きにあるよう制御されるレンズ 2 1 2 は、動き期間、すなわち、その間にレンズが移動する時間と、レンズが一時的にアイドルである時間に対応する停止期間とを持つと、考えることができる。本発明の 1 つの実施形態において、レンズ 2 1 2 の動きと、行のピクセルからのイメージデータの読み出しとは、調整されている。さらに、レンズ 2 1 2 の動き期間の間に露出されるピクセルに対応するイメージデータの処理は、ある実施形態において有用であるが、イメージリーダー 1 0 0 は、レンズ 2 1 2 の動き期間の間に露出されたピクセルに対応するイメージデータが、例えば分析ステップ 8 2 4 の間に破棄されるように構成することができる。

【 0 0 9 7 】

一般に図 2 5 を参照して記述されるプロセスの特定の実施形態は、図 2 6 および 2 7 のフロー図を参照して記述される。図 2 6 の実施形態において、イメージリーダー 1 0 0 は、ステップ 8 2 4 で、その時点までに集められたウインドウ表示のフレームのイメージデータに基づき、イン焦点設定を決定するよう試みる。もし、イメージリーダー 1 0 0 が、ブロック 8 2 8 a で、イメージリーダー 1 0 0 のイン焦点位置を決定するのに十分な情報が集められたと決定すれば、イメージリーダー 1 0 0 はステップ 8 2 8 b に進み、レンズを決定されたイン焦点位置にまで動かす。もし十分な情報が集められなかったなら、イメージリーダー 1 0 0 はステップ 8 2 0 に戻り、追加的なウインドウ表示のフレームの情報を集める。イメージリーダー 1 0 0 はステップ 8 2 8 b で、例えば、決定されたイン焦点位置が正しいことを確認する目的でレンズ 2 1 2 を動かしながら、ウインドウ表示のフレームのイメージデータを読み出し、処理すること続けることができる。レンズ 2 1 2 が決定されたイン焦点位置に動かされたとき、イメージリーダー 1 0 0 はステップ 8 3 6 に進み、フルフレームのイメージデータ（例えば、プロセス 3 0 0 にしたがって）を集め、そののち、ステップ 8 3 8 に進み、集められたイメージデータをデータフォームデコードモジュール 1 5 0 または自動識別モジュール 1 5 2 のうちの 1 つに転送する。

【 0 0 9 8 】

図 2 7 を参照して記述されたプロセス 8 0 0 の実施形態において、イメージリーダー 1 0 0 はステップ 8 2 4 で、現在のウインドウ表示のフレームのイメージデータ（もっとも最近に集められたウインドウ表示のフレームデータ）を評価し、現在のウインドウ表示のフレームのイメージデータが、イメージリーダー 1 0 0 が現在のところイン焦点にあるかを決定することにより、レンズ 2 1 2 のイン焦点設定を確立することができる。もしイメージリーダー 1 0 0 がステップ 8 2 8 c でイメージリーダー 1 0 0 は現在のところイン焦点ではないと決定するなら、イメージリーダー 1 0 0 はステップ 8 2 0 に戻り、追加的なウインドウ表示のフレームの情報を集める。もしイメージリーダー 1 0 0 がステップ 8 2 8 d でイメージリーダー 1 0 0 は現在イン焦点位置にあると決定するなら、イメージリーダー 1 0 0 は（例えば、プロセス 3 0 0 にしたがって）ステップ 8 3 6 に進んで、フルフレームのイメージデータを集め、そののち、ステップ 8 3 8 に進み、集められたイメージデータをデータフォームデコードモジュール 1 5 0 あるいは自動識別モジュール 1 5 2 に転送する。

【 0 0 9 9 】

本発明の変形例において、イメージリーダー 1 0 0 は、ステップ 8 2 0 で所定の数のウインドウ表示のフレームのイメージデータを読み出し、ステップ 8 2 4 で所定の数のウインドウ表示のフレームのイメージデータを解析する。ウインドウ表示のフレームのイメージデータは、同じパターン（例えば、常に図 2 8 A のパターン）を持っていたり、あるいは入れ替わるパターン（例えば、最初は図 2 8 A のパターン、次は図 2 8 B のパターン、そして次は図 2 8 C のパターン）を持っていたりする。もう 1 つの変形例において、イメージリーダー 1 0 0 は、各集められたウインドウ表示のフレームのイメージデータを、集めたのに続いて、データフォームデコードモジュール 1 5 0 および / または自動識別モジュール 1 5 2 に転送する。ステップ 8 2 4 においてイメージリーダー 1 0 0 は、イメージリーダー 1 0 0 のイン焦点設定を決定するために、所定の数のフレームのイメージデータを解析する。イン焦点設定を決定するにおいて、イメージリーダー 1 0 0 は、複数のウ

10

20

30

40

50

インドウ表示のフレームのイメージデータからのもっともよく焦点の合った（高いコントラストの）ウインドウ表示のフレームのイメージデータと関連したイン焦点設定を選択することができる、あるいはそうでなければ、イメージリーダー１００は、集められた複数のウインドウ表示のフレームからのイメージデータを利用して焦点設定を計算することができる。プロセス８００の変形の任意のものにおいて、イメージリーダー１００はステップ８３６で、イメージリーダー１００のイン焦点設定を、レンズ２１２を決定された設定位置までイン焦点設定を確立するために移動させる前あるいは後に、決定した後に、フルフレームのイメージデータを集めることができる。

【０１００】

プロセス４００およびプロセス８００を参照して、イメージリーダー１００は、“イン焦点”位置を確立するにおいて、レンズ２１２の予想されるまたは現在の位置を、他の利用可能なレンズ焦点位置より良い焦点に対象指標をもたらすような、予想されるまたは現在のレンズ位置に基づいて、“イン焦点”にあるよう指定することが理解されるであろう。これにより、レンズ焦点位置が、一般的な意味で高度に焦点合わせされていない場合は、リーダー１００はそれでもやはり、もしそれが他の利用可能なレンズ位置より目標をよりイン焦点にするのであれば、該位置を“イン焦点”にあると指定するであろう。１つの特定の実施形態において、レンズ２１２は、それが階段状の連続的動きをするよう制御されるときは、限定された数の分離した位置（例えば、２つの位置）の間で、“トグルされる”よう制御される。このような１つの実施形態において、イメージリーダー１００は、もしレンズ位置が指標を残りの可能な位置よりよりイン焦点にあるようにするのであれば、限定された数の可能な分離した位置のうちの１つを“イン焦点”であるとして指定する。特に、レンズ２１２が限定された数の分離した位置の間で“トグルされる”構成では、焦点決定プロセスは、省略され、イメージデータはデコードモジュール１５０または自動識別モジュール１５２に直接転送され得る。特に、限定された数の代わりにの焦点位置があるとき、イン焦点位置は、結果が成功的なデコードにおいてどの位置にあるかに依存して容易に識別することができる。デコードの試みによりイン焦点位置を識別することは、平均デコード時間を削減することができる。

【０１０１】

いくつかの利用可能なイメージセンサアレイは、限定された数のエッジ列および／または行が、パッケージングの問題（すなわち、エッジピクセルは、チップのパッケージング材料によりカバーされる）、または特定のアスペクト比への形状のために、読み出されない構成、または動作モードをもつことが理解されるであろう。イメージセンサからのイメージデータが、イメージセンサのピクセルのすべてから、あるいは限定された数の行および／または列エッジピクセルを除く実質的にすべてのピクセルから読み出される場合は、このようなイメージデータ収集は、フルフレームのイメージデータの収集であると、ここでは考慮される。

【０１０２】

プロセス４００、およびプロセス８００を参照して、レンズ２１２は、連続的な動きと、階段状の連続的な動きのうちの１つにあるよう、制御され得ることが述べられてきた。レンズ２１２が連続的な動きにあるよう制御されるとき、イメージリーダー１００の焦点設定は、時間にわたって変化するよう制御されることが、見られるであろう。レンズ２１２が階段状の連続的な動きにあるよう制御されるとき、レンズ２１２、およびそれゆえ、イメージリーダー１００の焦点設定は、時間にわたってステップ状に変化するよう制御される。さらに、プロセス４００、またはプロセス８００にしたがったレンズ２１２が、階段状の連続的な動きにあるよう制御される動き期間内にあるとき、レンズ２１２の焦点設定は、変化する状態にある。レンズ２１２が階段状の連続的な動きにあるよう制御される、レンズ２１２の停止期間の間に、イメージリーダー１００の焦点設定は、一時的にアイドル状態にある。

【０１０３】

再び 図１Ａを参照して、以下の記述は、上記で提示されたイメージリーダー１００に

10

20

30

40

50

おけるモジュールについての追加的な詳細を与える。種々の実施形態において、制御モジュール 112 は、オンチップの早いアクセスの可能なメモリを含む中央処理装置、応用特定集積回路 (ASICs) ばかりでなく、ソフトウェア、ファームウェア、およびデジタル的に符号化された論理を含むことができる。メモリモジュール 116 は、データ貯蔵のために、リードオンリー (ROM)、ランダムアクセス (RAM)、および不揮発性プログラマブルメモリの任意の 1 つ、またはそれ以上よりなることができる。ROM ベースのメモリは、セキュリティデータ、イメージリーダー OS オペレーティング指令、および他のモジュール用のコードを収容するのに使用することができる。RAM ベースのメモリは、イメージリーダー動作の間の一時的なデータ貯蔵を促進するために使用することができる。不揮発性メモリは、種々の形を取ることができ、代表的には、消去可能なプログラマブル ROM (EPROM) 10、および電氣的に消去可能なプログラマブル ROM (EEPROM) がある。いくつかの実施形態においては、不揮発性メモリは、イメージリーダー 100 が、その無活動な、あるいは電力節減 “スリープ” 状態にあるとき、データが維持されることを保証するのに使用される。

【0104】

I/O モジュール 120 は、イメージリーダー 100 と、他の電子装置との間に可能な双方向通信を確立するために使われる。I/O モジュールの一部を構成することのできる要素の例は、ワイヤレス、あるいは有線のイーサネット (登録商標) インタフェース、ダイヤルアップまたはケーブルモデムインタフェース、USB インタフェース、PCMCIA インタフェース、RS232 インタフェース、IBM テールゲートインタフェース RS485 インタフェース、PS/2 キーボード/マウスポート、専門的なオーディオおよび / またはビデオインタフェース、コンパクトフラッシュ (登録商標) インタフェース、PC カードスタンダードインタフェース、メモリ用セキュアデジタルスタンダード、入出力装置用セキュアデジタルインプットアウトポート、および / または、任意の他の標準または専用のデバイスインタフェースを含む。コンパクトフラッシュ (登録商標) インタフェースは、ウェブサイト <http://www.compactflash.org> において維持された コンパクトフラッシュ (登録商標) 仕様バージョン 2.0 で記述される、コンパクトフラッシュ (登録商標) スタンダードに従って設計されたインタフェースである。コンパクトフラッシュ (登録商標) 仕様バージョン 2.0 のドキュメントは、その全体がここに参照により組み入れられる。PC カードスタンダードインタフェースは、例えば、パーソナルコンピュータ・メモリカード国際協会 (PCMCIA) によって維持され、<http://www.pcmcia.org> でのウェブサイトを通して利用可能である、PC カードスタンダード 8.0 リリース - 2001 年 4 月 により記述されたような、PC カードスタンダードに従って設計されたインタフェースである。PC カードスタンダード 8.0 リリース - 2001 年 4 月 仕様書バージョン 2.0 ドキュメントは、その全体がここに参照により組み入れられる。

【0105】

作動モジュール 124 は、今まで述べてきたプロセス 300、プロセス 400、プロセス 600、プロセス 800 に従ったデータ収集、および処理のようなイメージリーダー 100 の種々の側面の動作を始めるのに使用される。プロセス 300、プロセス 400、プロセス 600、およびプロセス 800 のステップのすべては、作動モジュール 124 による各プロセスの開始に応答して自動的に実行される。イメージリーダー 100 は、プロセス 300、プロセス 400、プロセス 600、プロセス 800 のステップが開始されたときは、停止条件が満たされるまで自動的に継続するよう構成することができる。停止条件は、例えば、トリガー信号の生成 (例えば、トリガー 216 の開放により生成されるような)、または所定の数のバーコードシンボルの成功的なデコードであり得る。上記で議論されたハンドヘルドイメージリーダー 100a では、作動モジュールは、押下されたとき、制御モジュール 112 により受信されるトリガー信号を生成し、制御モジュール 112 は、順に、制御信号をイメージリーダー 100 の適切な他のモジュールに送るトリガー 216 よりなる。イメージリーダー 100 の固定取り付けされた 1 つの実施形態において、作動モジュール 124 は、撮像されるべき目標の存在が検出されたとき、イメージリーダ 50

ー 1 0 0 の動作を開始するトリガー信号を生成する目標感知モジュールよりなる。トリガー信号が生成されたとき、イメージリーダー 1 0 0 は、アイドル状態から活性読み取り状態に駆動される。作動モジュール 1 2 4 はまた、ローカルの、あるいは遠隔に配置された装置からのコマンドに応答してトリガー信号を生成することができる。

【 0 1 0 6 】

ユーザフィードバックモジュール 1 2 8 は、オペレータに感受的フィードバックを与えるために使用される。種々の実施形態において、フィードバックは、イメージリーダー 1 0 0 における、ピープ音等の音響信号、LEDフラッシュ指示器のようなビジュアルディスプレイ、振動のような機械的感受、あるいはイメージリーダー 1 0 0 の成功的イメージ獲得のような動作の状態をオペレータに示すことができる他の任意の感受的フィードバックを含むことができる。

10

【 0 1 0 7 】

ディスプレイモジュール 1 3 2 は、例えば、残っているバッテリーおよび / またはメモリ容量、動作モード、および / または他の動作または機能的詳細を含むイメージリーダー 1 0 0 の動作状態のようなビジュアル情報をオペレータに与えるのに使用される。種々の実施形態において、ディスプレイモジュール 1 3 2 は、ディスプレイと調和したオペレータの触覚入力を受けるオプションのタッチパッドスクリーンオーバーレイを持つLEDフラットパネルディスプレイにより与えられることができる。

【 0 1 0 8 】

ユーザインタフェースモジュール 1 3 4 は、オペレータとイメージリーダー 1 0 0 の間の通信のためのインタフェース機構を与えるために使われる。種々の実施形態において、ユーザインタフェースモジュール 1 3 4 は、キーパッド、機能特定の、またはプログラマブルなボタン、ジョイスティック、またはトグルスイッチ、などよりなる。もし、ディスプレイモジュール 1 3 2 が、上記したようなタッチパッドスクリーンオーバーレイを含むなら、ディスプレイモジュールは、ユーザインタフェースモジュール 1 3 4 における要素により代替的に与えられる入力機能性のいくつかを取り入れることができる。

20

【 0 1 0 9 】

いくつかの実施形態において、RFIDモジュール 1 3 6 は、ISO/IEC 1 4 4 4 3 に従っている、RFIDコンタクトレス装置を尋問することのできるRPID尋問器、およびRFIDタグが発する回答をリカバーすることのできるリーダーである。国際標準化機構 (ISO) と国際電気標準会議 (IEC) は、世界的な標準化のための専門化されたシステムを定義する団体である。他の実施形態において、RFIDモジュール 1 3 6 は、ISO/IEC 1 0 5 3 6、またはISO/IEC 1 5 9 6 3 にしたがって動作する。ISO/IECによって広められたコンタクトレスカードスタンダードは、ISO/IEC 1 0 5 3 6 (近接結合カード)、ISO/IEC 1 4 4 4 3 (近傍カード)、およびISO/IEC 1 5 6 9 3 (近隣カード) で実施されたような種々のタイプをカバーする。これらは、関連する結合デバイスから、非常に近い、近くである、および長い距離にあるときに、それぞれ動作するように意図されている。いくつかの実施形態において、RFIDモジュール 1 3 6 は、電子製品コード (EPC)、MITのオートIDセンターによって提案されたコードフォーマットにしたがって記録された情報よりなるタグを読むために構成されている。いくつかの実施形態において、RFIDモジュール 1 3 6 は、専有のプロトコルに従って動作する。いくつかの実施形態において、RFIDモジュール 1 3 6 は、尋問されたRFIDタグから受信した情報のすくなくとも一部を、コンピュータプロセッサに送り、これは、該情報を、インターネットを介してアクセス可能なサーバー上にストアされたデータにアクセスする、または検索するために使用する。いくつかの実施形態において、その情報は、RFIDタグ、あるいはRFIDタグと結合した目標のシリアルナンバーである。

30

40

【 0 1 1 0 】

いくつかの実施形態において、スマートカードモジュール 1 4 0 は、ISO/IEC 7 8 1 6 に従っているスマートカードリーダーであって、適切に設計されたチップベースのスマートカードとの通信を打ち立てるため電気的コンタクトを持つものである。スマートカードモジュール 1 4 0 は、取り付けられたスマートカードに対して、データを読み、あるいは

50

いくつかの場合にはデータを書くことが可能である。

【0111】

いくつかの実施形態において、例えば、クレジットカード上で使われるトラックのような、1またはそれ以上のトラック上の、磁気ので符号化された情報を運ぶカードのような目標を読み出すことのできる磁気ストライプリーダーである。他の実施形態において、磁気ストライプカードモジュール144は、銀行小切手上に、アメリカ銀行協会ルーティング番号、アカウント番号、小切手連続番号、およびドラフト量を、示すように見られる磁気インクを用いて印刷された文字を読み出すための、磁気文字読み取り装置である。いくつかの実施形態において、両タイプの磁気読み取り装置が設けられる。

【0112】

イメージリーダー100のいくつかの実施形態において、RFIDモジュール136の機能性、スマートカードモジュール140、および磁気ストライプカードモジュール144の機能性は、松下電器産業株式会社から入手可能なパナソニック集積スマートカードリーダーモデル番号 ZU-9A36CF4のような単一のトリブリッドリーダーモジュール内に結合されている。ZU-9A36CF4は、2004年3月の日付の、「手動挿入タイプの集積スマートリーダー」という名称の、パナソニック仕様書番号MIS-DG60C194（改訂版1.00）において詳細に記述されている。この文書は、その全体が参照によりここに組み入れられる。

【0113】

デコードモジュール150は、UPC/EAN、コード11、コード39、コード128、Codabar、Interleaved 2of5、MSI、PDF417、MicroPDF417、コード16K、コード49、MaxiCode、アズテック、アズテックメサ、データマトリックス、Qcode、QRコード、UCC複合物、Snowflake、Vericode、Dataglyphs、RSS、BC412、コード93、Codablock、Postnet（US）、BP04ステート、カナダ4ステート、日本郵便、KIX（オランダ郵便）、Planetコード、OCRA、OCR B、等のような、1次元および2次元バーコードのような目標データをデコードするために使われる。いくつかの実施形態において、該デコードモジュールはまた、それをして、上記リストされた複数のバーコードの間で自動的に識別をすることを許す自動識別機能性を含む。該デコード150の、デコード可能な指標の特徴の測定のような機能性は、2004年11月5日に出願された、関連する米国出願第10/982,393号において記述されている。この出願は、その全体が参照によりここに組み入れられる。

【0114】

本発明の原則にしたがって構成されたイメージリーダー100のもう1つの例は、図15A、15B、および15Cにおける異なる斜視図に示される形態データ端末100bである。図15Aが上面斜視図を示し、図15Bが正面斜視図を示し、図15Cが後方斜視図を示す。示されるように、1つの実施形態における携帯データ端末100bは、ディスプレイ504、キーボード508、例えばカーソルを位置付けるためのインタフェースボタン512、（図示されない）スタイラスホルダー524を持つスタイラス520を含むインタフェース要素を含む。該携帯データターミナル100bはさらに、レンズ212b、および光源160bを含む。さらなる実施形態において、携帯データ端末は、多数の取り外し可能なコンピュータ周辺機器の付加により、その機能性を拡張することができた。種々の実施形態において、コンピュータ周辺機器は、磁気ストライプリーダー、指紋スキャナーのようなバイオメトリックリーダー、レシートプリンターのようなプリンター、RFIDタグまたはRF支払いリーダー、スマートカードリーダー等のうちの、1つまたはそれ以上を含むことができる。種々の実施形態において、携帯データ端末100bは、700 Visions Drive, P.O. Box 208, Skaneateles Falls, NYの、ハンドヘルドプロダクトインコーポレーティッドから入手可能な、Dolphin 7200、7300、7400、7900、または、9500シリーズモバイルコンピュータであり、本発明にしたがって構成することができる。ハンドヘルドコンピュータデバイスの、特に、該デバイスのハウジングの種々の詳細は、2004年9月10日に出願された、名称“Hand Held Computer Device”の、関連する米国出願第10/938,416号において詳細に記述されている。この出願は、その全体がここに参照により組み入れられる。

10

20

30

40

50

【 0 1 1 5 】

携帯データ端末 1 0 0 b はさらに、ダイヤルアップまたはケーブルモデムインタフェース、USBインタフェース、PCMCIAインタフェース、イーサネット（登録商標）インタフェース、RS232インタフェース、IBMテールゲートインタフェースRS485インタフェース、コンパクトフラッシュ（登録商標）インタフェース、P C カードスタンダードインタフェース、メモリ用セキュアデジタルスタンダードインタフェース、入出力装置用セキュアデジタルインプットアウトインタフェース、および / または、任意の他の標準または専用デバイスインタフェース、のような電気 - 機械インタフェース 5 3 2 を含む。種々の実施形態において、電気 - 機械インタフェース 5 3 2 は、取り付けられるコンピュータ周辺機器の一部として使用することができる。

10

【 0 1 1 6 】

携帯データターミナル 1 0 0 b の 1 つの実施形態の電気ブロック図が、図 1 6 に示される。図 1 6 の実施形態において、イメージ収集モジュール 1 0 8 b は、5 3 6 がイメージセンサチップ 5 4 6 上に設けられ、撮像光学素子 5 4 4 を関連づけた 2 次元イメージセンサを含む。関連づけられた撮像光学素子 5 4 4 は、（図示されない）レンズ 2 1 2 b を含む。イメージセンサチップ 5 4 6 は、Skaneateles Falls, N Y の、ハンドヘルドプロダクトインコーポレーティッドから入手可能であり、本発明にしたがって構成されるタイプの、IT4000あるいはIT4200イメージエンジン内において設けられることができ、上記で記述された、KAC-0311またはMicron MT9V022イメージセンサアレイのような適切な商業的に利用可能なチップであることができる。携帯データターミナル 1 0 0 b はまた、光源 1 6 0 b および照明制御モジュール 1 6 4 b を含む照明モジュール 1 0 4 b を含む。これらの照明モジュールはまた、上記で述べたIT4000およびIT4200の集積部分でもある。携帯データターミナル 1 0 0 b はさらに、例えば、インテルストロングアームRISCプロセッサ、またはインテルPXA255プロセッサ、によって与えられるようなプロセッサICチップ 5 4 8 であることができる。プロセッサICチップ 5 4 8 は、中央処理装置（CPU）5 5 2 を含む。イメージを取り込むために、プロセッサICチップ 5 4 8 は、適切な制御およびタイミング信号を、上記したように、イメージセンサチップ 5 4 6 に送る。プロセッサICチップ 5 4 8 はさらに、チップ 5 4 6 によって生成されたイメージデータのRAM 5 7 6 への転送を、管理する。プロセッサICチップ 5 4 8 は、図 1 A に関連して記述されたように、1 つ、またはそれ以上のモジュール、例えば、モジュール 1 0 4 、 1 0 8 、 1 1 2 、 1 1 6 、 1 2 0 、 1 2 4 、 1 2 8 、 1 3 2 、 1 3 4 、 1 3 6 、 1 4 0 、 1 4 4 、 1 5 0 、 1 5 2 、 1 6 5 、 1 6 8 の機能を、部分的に、あるいは全体的に実行するよう構成することができる。

20

30

【 0 1 1 7 】

上記で示されたように、ポータブルデータターミナル 1 0 0 b は、液晶ディスプレイのようなディスプレイ 5 0 4 、キーボード 5 0 8 、802.11無線通信リンク 5 5 6 のような、複数の通信またはラジオトランシーバー、グローバルシステムフォーモバイル通信 / 汎用パケットラジオサービス（GSM/GPRS）無線通信リンク 5 6 0 、および / または、ブルートゥース無線通信リンク 5 6 4 を含む。追加的な実施形態において、ポータブルデータターミナル 1 0 0 b はまた、音声またはデータ通信のような情報を、符号分割多元接続（CDMA）、セルラードジタルパケットデータ（CDPD）、Mobitexセルラーフォンおよびデータネットワークおよびネットワーク要素を介して送信する能力を有することができる。他の実施形態において、ポータブルデータターミナル 1 0 0 b は、DataTAC（登録商標）ネットワークまたは無線ダイヤルアップ接続を用いて情報を送信することができる。

40

【 0 1 1 8 】

ポータブルデータターミナル 1 0 0 b はさらに、赤外線（IR）通信リンク 5 6 8 を含むことができる。キーボード 5 0 8 は、マイクロコントローラチップ 5 7 2 を介してICチップ 5 4 8 と通信することができる。ポータブルデータターミナル 1 1 0 b はさらに、上記で記述されたように、データをRFIDタグに読み出す、あるいは書き込むRFID回路網 5 7 8 、および回路網可能化クレジットカードのようなスマートカードとの電氣的通信を確立する電氣的コンタクト 5 9 0 を含むスマートカード回路網 5 8 6 を、含むことができる。

50

ポータブルデータターミナル 1 0 0 b はさらに、揮発性メモリおよび不揮発性メモリを含むメモリ 5 7 4 を含む。1 つの実施形態における揮発性メモリは、一部、RAM 5 7 6 によって与えられる。不揮発性メモリは、一部、ROM 5 8 0 によって与えられ得る。プロセッサ IC チップ 5 4 8 は、システムバス 5 8 4 を介して RAM 5 7 6 および ROM 5 8 0 と通信する。プロセッサ IC チップ 5 4 8、およびマイクロコントローラチップ 5 7 2 はまた、揮発性および不揮発性メモリの領域を含む。制御モジュール 1 1 2 における要素のような、上記で議論したモジュールの少なくともいくつかは、すくなくとも一部ソフトウェアで実装されるような場合は、ソフトウェア要素は、ROM 5 8 0 のような不揮発性メモリ内にストアすることができる。1 つの実施形態において、プロセッサ IC チップ 5 4 8 は、それ自身が C P U 5 5 2 およびメモリ 5 7 4 を使用する制御回路を含む。メモリ 5 7 4 の不揮発性領域はプログラム動作指令をストアするために使用することができる。

10

【 0 1 1 9 】

種々の実施形態において、プロセッサ IC チップ 5 4 8 は、いくつかの直列インタフェース（例えば、汎用の、イーサネット（登録商標）の、ブルートゥースの）、および並列インタフェース（例えば、PCMCIA、コンパクトフラッシュ（登録商標））を含む、（すべては、図 1 6 に図示されない）多くの I/O インタフェースを含むことができる。

【 0 1 2 0 】

1 つの実施形態において、プロセッサ IC チップ 5 4 8 は、フレームのイメージデータを、例えば、1 次元、または 2 次元バーコードを、または OCR 文字のセットを、デコードするよう、フレームのイメージデータを処理することができる。種々のバーコード、および / または、OCR デコードアルゴリズムは、ハンドヘルドプロダクトインコーポレーティッドから入手可能な、デコーダーボードを持つ IT4250 イメージエンジンの組み込み等により、商業的に利用可能である。1 つの実施形態において、デコーダーボードは、UPC/EAN、コード 11、コード 39、コード 128、Codabar、Interleaved 2 of 5、MSI、PDF417、MicroPD F417、コード 16K、コード 49、MaxiCode、アズテック、アズテックメサ、データマトリックス、Qcode、QR コード、UCC 複合物、Snowflake、Vericode、Dataglyphs、RSS、BC412、コード 93、Codablock、Postnet（US）、BP04 ステート、カナダ 4 ステート、日本郵便、KIX（オランダ郵便）、Planet コード、OCR A、OCR B、等のようなシンボロジーを解読する。

20

【 0 1 2 1 】

他の動作の間で、赤外線トランシーバー 5 6 8 は、放送モードでのポータブルデータターミナル 1 0 0 b からのデータを、受信モードでのポータブルデータターミナル 1 0 0 b に、赤外線コピーすることを促進する。データコピーセッションの間の赤外線トランシーバー 5 6 8 の利用は、単一の放送装置からのデータ放送が、いくつかの受信装置により、該受信装置のいずれもが放送装置に物理的に接続されていなくても、同時に受信されることを可能とする。

30

【 0 1 2 2 】

追加的なさらなる実施形態において、イメージリーダー 1 0 0 は、700 Visions Drive, P.O. Box 208, Skaneateles Falls, NY のハンドヘルドプロダクトインコーポレーティッドから入手可能である、かつ本発明に従って構成された、トランザクションターミナルイメージ Kiosk 8870 のようなトランザクションターミナル内に収容することができる。さらなる実施形態において、イメージリーダー 1 0 0 は、700 Visions Drive, P.O. Box 208, Skaneateles Falls, NY のハンドヘルドプロダクトインコーポレーティッドからの、IMAGETEAM 3800E 線形イメージエンジン、または IMAGETEAM 4710 2 次元リーダーのような固定されたマウントシステム内に収容することができる。

40

【 0 1 2 3 】

種々の実施形態において、照明モジュール 1 0 4、像収集モジュール 1 0 8、制御モジュール 1 1 2、メモリモジュール 1 1 6、I/O モジュール 1 2 0、作動モジュール 1 2 4、ユーザフィードバックモジュール 1 2 8、ディスプレイモジュール 1 3 2、ユーザインタフェースモジュール 1 3 4、RFID モジュール 1 3 6、スマートカードモジュール 1 4 0

50

、磁気ストライプカードモジュール１４４、デコーダモジュール１５０、照明制御モジュール１６４、電力モジュール１６８、インタフェースモジュール１７２、光学部品モジュール１７８、センサアレイモジュール１８２、センサアレイ制御モジュール１８６、グローバル電子シャッター制御モジュール１９０、行および列アドレスおよびデコードモジュール１９４、および読み出しモジュール１９８、回転シャッター制御モジュール２０２、および自動焦点モジュールを含む、上記したモジュールは、ソフトウェア、ファームウェア、および／またはハードウェアの異なる結合において実行することができる。

【０１２４】

本発明で使用するのことができる機械可読蓄積媒体は、磁気フロッピー（登録商標）ディスクおよびハードディスク、DVDドライブ、CDドライブであって、いくつかの実施形態においては、DVDディスク、およびCD-ROMディスク（すなわち、リードオンリー光学蓄積ディスク）CD-Rディスク（すなわち、一回書き込み、多数回読み出し光学蓄積ディスク）、およびCD-RWディスク（すなわち、再書き込み可能な光学蓄積ディスク）のような電子、機械、磁気および／光学蓄積媒体を含む；および、RAM、ROM、EPROM、コンパクトフラッシュ（登録商標）カード、PCMCIA カード、あるいは、SD またはSDIOメモリのような電子記録媒体を含む；および、蓄積媒体を収容し、読み出しおよび／書き込みを行う電子要素（例えば、フロッピー（登録商標）ディスクドライブ、DVDドライブ、CD/CD-R/CD-RWドライブ、またはコンパクトフラッシュ（登録商標）/PCMCIA/SDアダプタ）を含む。機械可読記憶媒体の技術において当業者によく知られているように、データ貯蔵のための新しい媒体およびフォーマットは絶えず工夫されてきており、任意の簡便な、商業的に利用可能な蓄積媒体、および将来利用可能であろう対応する読み出し／書き込みデバイスが、特にもしそれがより大きい蓄積容量、より高いアクセススピード、より小さいサイズ、およびより低い蓄積情報のビットあたりコストを与えるものであれば、使用されるのに適切であるであろう。よく知られたより古い機械読み取り可能な媒体、例えば、パンチされたペーパーテープまたはカード、テープまたはワイヤ上の磁気記録、印刷された文字（例えば、OCRおよび磁気的に符号化されたシンボル）の光学的、または機械的読み取り、および１次元または２次元バーコードのような機械可読シンボルはまた、ある条件の下で使用に利用可能であろう。

【０１２５】

当業者であれば、電気、および電子装置の多くの機能は、ハードウェア（例えば、ハードワイヤード論理）で、ソフトウェア（例えば、汎用プロセッサ上で動作するプログラム内に符号化された論理）で、および、ファームウェア（例えば、必要とされるプロセッサ上での動作のために含まれる不揮発性メモリ内で符号化された論理）で、実装することができることを認識するであろう。本発明は、ハードウェア、ファームウェア、およびソフトウェアの１つの実行を、ハードウェア、ファームウェア、およびソフトウェアの異なるものを用いて実行するものに変えて、置き換えることを考慮に入れている。実行が遷移関数により数学的に表現される、すなわち、遷移関数を表現する“ブラックボックス”の入力端子に印加される特定の励起に対して特定の応答が出力端子にて生成される、限りにおいて、遷移関数の部分またはセグメントのハードウェア、ファームウェア、ソフトウェアの実行の任意の結合を含む遷移関数の任意の実行は、ここに考慮される。

【０１２６】

本発明はここで開示された構造を参照して説明されたが、ここであげられた細部には限定されるものではなく、本発明は、請求項の範囲および精神の中に入る任意の修正および変更をカバーすることが意図される。

【図面の簡単な説明】

【０１２７】

【図１Ａ】図１Ａは、本発明の原則にしたがって構成されたイメージリーダーの１つの実施形態のブロック図である。

【図１Ｂ】図１Ｂは、本発明で利用され得る自動識別モジュールの模式的ブロック図である。

10

20

30

40

50

【図 1 C】図 1 C は、異なるデータフォームタイプ間を自動的に識別することを含む本発明の原則を実施するプロセス図である。

【図 2 A】図 2 A は、先行技術による回転するシャッターアーキテクチャを用いるイメージセンサの動作を示す図である。

【図 2 B】図 2 B は、図 2 A で提示される先行技術の回転するシャッターアーキテクチャにおいて使用されるタイミング図である。

【図 3】図 3 は、先行技術のイメージセンサによつて撮像された画像の表示図である。

【図 4 A】図 4 A は、本発明の特定の実施形態に対応するブロック電気回路図である。

【図 4 B】図 4 B は、本発明のもう 1 つの特定の実施形態に対応するブロック電気回路図である。

10

【図 5 A】図 5 A は、本発明の原則にしたがって構成されたイメージリーダーにおける照明モジュールの 1 つの実施形態のブロック図である。

【図 5 B】図 5 B は、本発明の原則にしたがって構成されたイメージリーダーのイメージ収集モジュールの 1 つの実施形態のブロック図である。

【図 6】図 6 は、本発明の原則にしたがって構成されたハンドヘルドイメージリーダーの 1 つの実施形態の斜視図である。

【図 7】図 7 は、本発明の原則にしたがって構成されたイメージリーダーの 1 つの実施形態の模式的ブロック図である。

【図 8 A】図 8 A は、図 7 のイメージリーダーの 1 つの実施形態で用いることのできる先行技術からのイメージセンサアレイの 1 つの実施形態の一部の模式図である。

20

【図 8 B】図 8 B は、図 7 のイメージリーダーの 1 つの実施形態で使用するこことのできる先行技術からのピクセルアーキテクチャの断面詳細図である。

【図 8 C】図 8 C は、図 7 のイメージリーダーの 1 つの実施形態で使用するこことのできる先行技術からのピクセルアーキテクチャの断面詳細図である。

【図 9】図 9 は、本発明の原則によるイメージデータを集めるプロセスの 1 つの実施形態を示すフローチャート図である。

【図 10 A】図 10 A は、図 9 のプロセスの種々の実施形態の 1 つのためのタイミング図である。

【図 10 B】図 10 B は、図 9 のプロセスの種々の実施形態の 1 つのためのタイミング図である。

30

【図 10 C】図 10 C は、図 9 のプロセスの種々の実施形態の 1 つのためのタイミング図である。

【図 10 D】図 10 D は、図 9 のプロセスの種々の実施形態の 1 つのためのタイミング図である。

【図 10 E】図 10 E は、複数の個々のパルスを含む照明制御タイミングパルスを示す図である。

【図 11】図 11 は、先行技術によるイメージセンサの一部の模式図である。

【図 12】図 12 は、図 11 の先行技術のイメージセンサのためのタイミング図である。

【図 13】図 13 は、本発明の原則に従った自動焦点合わせのプロセスの 1 つの実施形態を示すフローチャート図である。

40

【図 14】図 14 は、本発明の原則に従った、動作モードを変更するプロセスの 1 つの実施形態を示すフローチャート図である。

【図 15 A】図 15 A は、本発明の原則に従って構成された携帯可能なデータ端末イメージリーダーの 1 実施形態の図である。

【図 15 B】図 15 B は、本発明の原則に従って構成された携帯可能なデータ端末イメージリーダーの 1 実施形態の図である。

【図 15 C】図 15 C は、本発明の原則に従って構成された携帯可能なデータ端末イメージリーダーの 1 実施形態の図である。

【図 16】図 16 は、図 15 A、15 B、および 15 C の携帯可能なデータ端末イメージリーダーの 1 実施形態の電氣的ブロック図である。

50

【図 17A】図 17A は、本発明で利用され得る複数のカーブレント検出マップの 1 つの実施形態を示す図である。

【図 17B】図 17B は、本発明で利用され得る複数のカーブレント検出マップのもう 1 つの実施形態を示す図である。

【図 18】図 18 は、発明の 1 つの実施形態で行なわれ得るヒストグラム分析の図的表示の図である。

【図 19A】図 19A は、本発明の実施形態によるイメージデータ分割プロセスの図的表示の図である。

【図 19B】図 19B は、本発明の実施形態によるイメージデータ分割プロセスの図的表示の図である。

【図 19C】図 19C は、本発明の実施形態によるイメージデータ分割プロセスの図的表示の図である。

【図 19D】図 19D は、本発明の実施形態によるイメージデータ分割プロセスの図的表示の図である。

【図 20】図 20 は、本発明の原則にしたがって構成されたレンズドライバの 1 つの実施形態の模式的ブロック図である。

【図 21】図 21 は、本発明の実施形態による焦点レベル検出プロセスを示す図である。

【図 22A】図 22A は、本発明の実施形態による焦点レベル検出プロセスを示す図である。

【図 22B】図 22B は、本発明の実施形態による焦点レベル検出プロセスを示す図である。

【図 23】図 23 は、本発明に従って実施され得る焦点合わせプロセスを示すフロー図である。

【図 24】図 24 は、本発明に従って実施され得る焦点合わせプロセスを示すフロー図である。

【図 25】図 25 は、本発明に従って実施され得る焦点合わせプロセスを示すフロー図である。

【図 26】図 26 は、本発明に従って実施され得る焦点合わせプロセスを示すフロー図である。

【図 27】図 27 は、本発明に従って実施され得る焦点合わせプロセスを示すフロー図である。

【図 28A】図 28A は、イメージセンサピクセルアレイの表示であり、そこで、影をつけられた領域は、該イメージセンサアレイが、ウインドウ表示とされたフレーム動作モードで動作するとき、選択的にアドレスされ、読み出される、位置的に連続したピクセルのグループを示す、図である。

【図 28B】図 28B は、イメージセンサピクセルアレイの表示であり、そこで、影をつけられた領域は、該イメージセンサアレイが、ウインドウ表示とされたフレーム動作モードで動作するとき、選択的にアドレスされ、読み出される、位置的に連続したピクセルのグループを示す、図である。

【図 28C】図 28C は、イメージセンサピクセルアレイの表示であり、そこで、影をつけられた領域は、該イメージセンサアレイが、ウインドウ表示とされたフレーム動作モードで動作するとき、選択的にアドレスされ、読み出される、位置的に連続したピクセルのグループを示す、図である。

【図 29】図 29 は、本発明の実施形態で利用され得る焦点レベル検出プロセスを示す図である。

【図 30A】図 30A は、本発明の実施形態で利用され得る焦点レベル検出プロセスを示す図である。

【図 30B】図 30B は、本発明の実施形態で利用され得る焦点レベル検出プロセスを示す図である。

【図 31】図 31 は、本発明にしたがって実施される付加的なプロセスを示すフロー図で

10

20

30

40

50

ある。

【図 3 2】図 3 2 は、本発明にしたがって実施される付加的なプロセスを示すフロー図である。

【図 3 3】図 3 3 は、本発明による撮像モジュールの分解されたアセンブリ図である。

【図 3 4】図 3 4 は、図 3 3 に見られる撮像モジュールの正面図である。

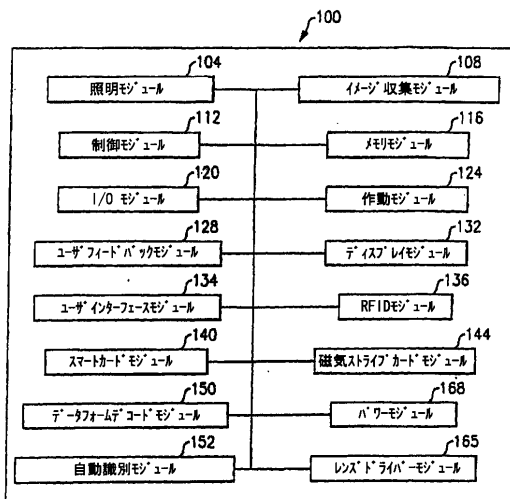
【図 3 5】図 3 5 は、図 3 3 に示される組み立てられた撮像モジュールの側面図である。

【図 3 6】図 3 6 は、バーコードシンボルを載せており、その上に照明パターンおよび照準パターンを投射しており、その上に、照明パターンおよび照準パターンを投射する本発明によるイメージリーダーの、フルフレームの視野を描写する基板の図である。

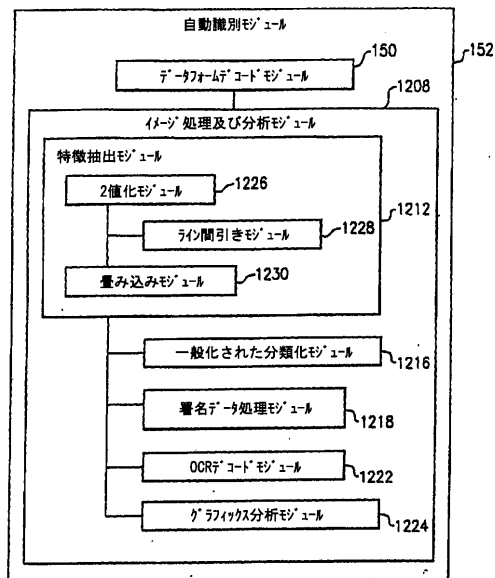
【図 3 7】図 3 7 は、異なる波長帯の光を発射するLEDを持つ本発明の種々の実施形態を記述するチャート図である。

10

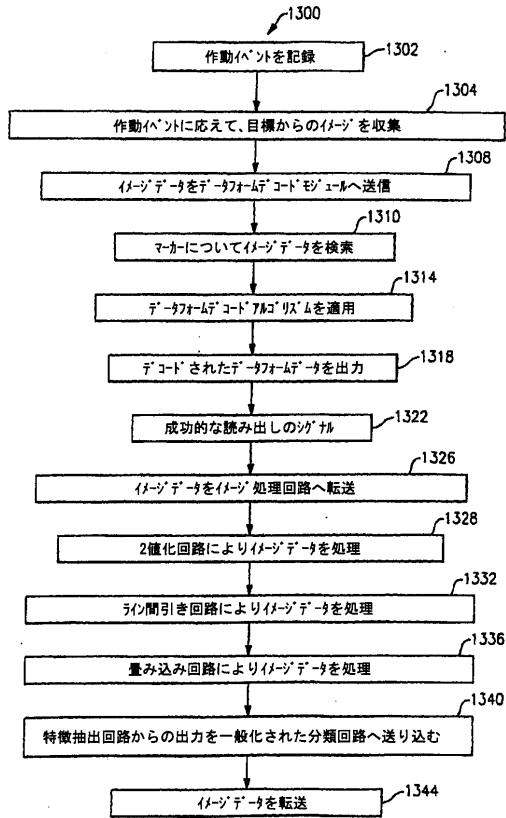
【図 1 A】



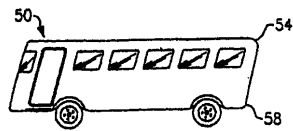
【図 1 B】



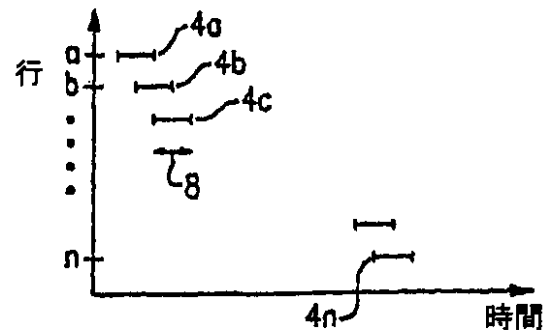
【図1C】



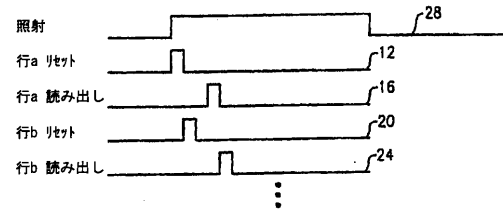
【図3】



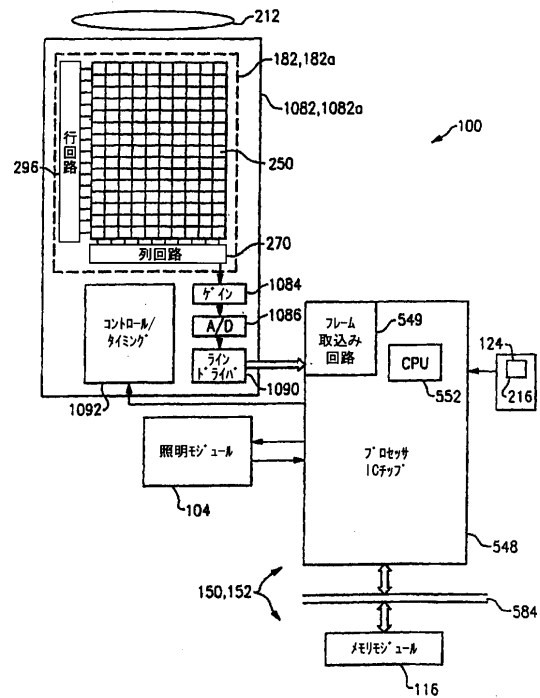
【図2A】



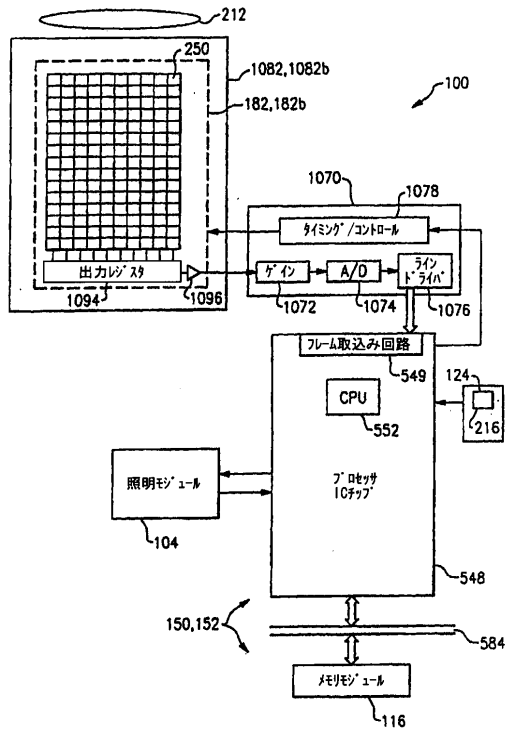
【図2B】



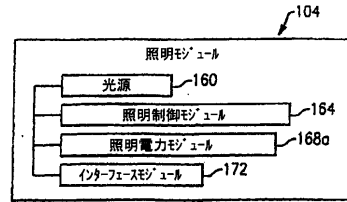
【図4A】



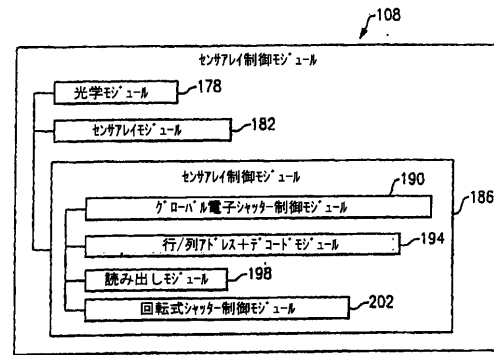
【図 4 B】



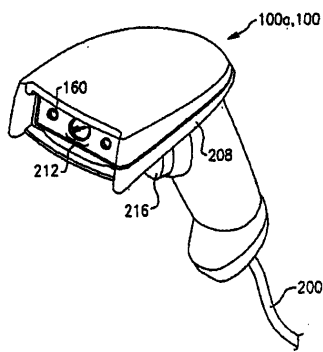
【図 5 A】



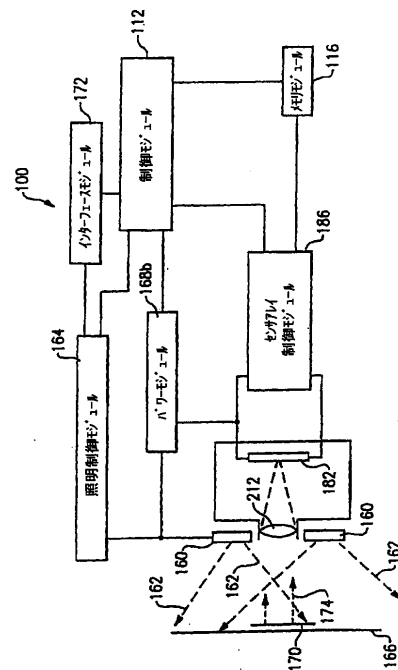
【図 5 B】



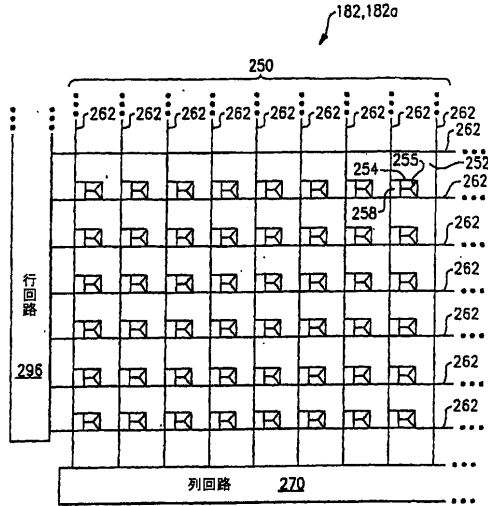
【図 6】



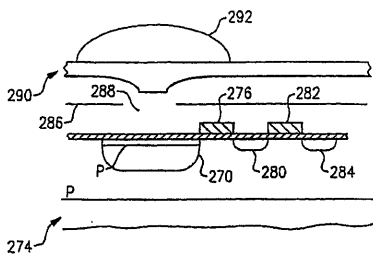
【図 7】



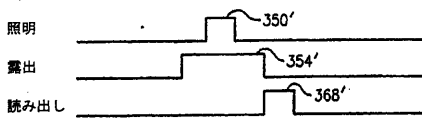
【図 8 A】



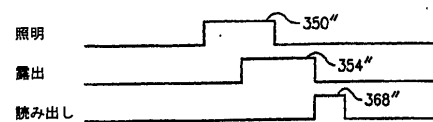
【図 8 B】



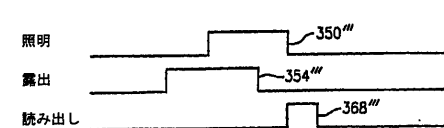
【図 10 B】



【図 10 C】



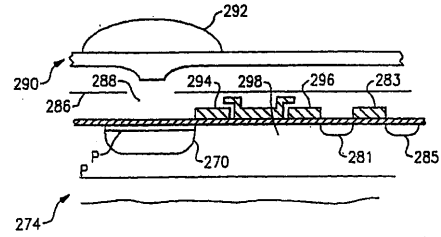
【図 10 D】



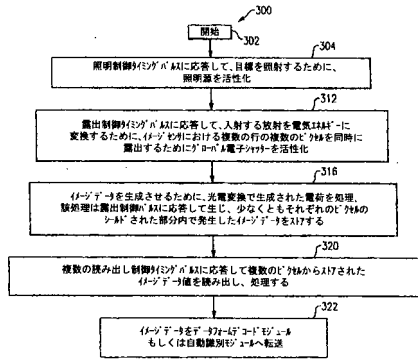
【図 10 E】



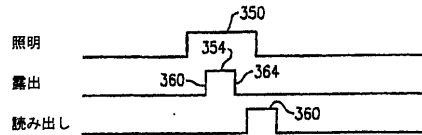
【図 8 C】



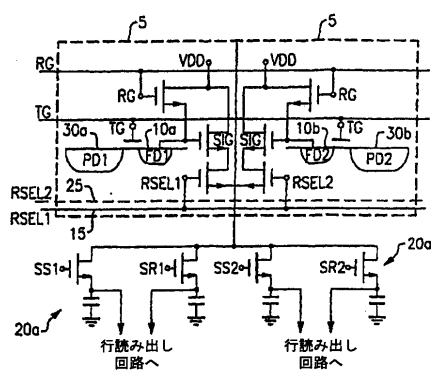
【図 9】



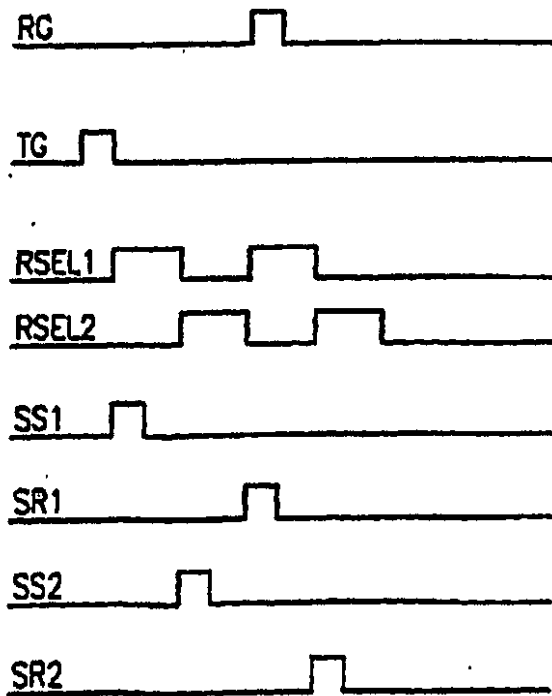
【図 10 A】



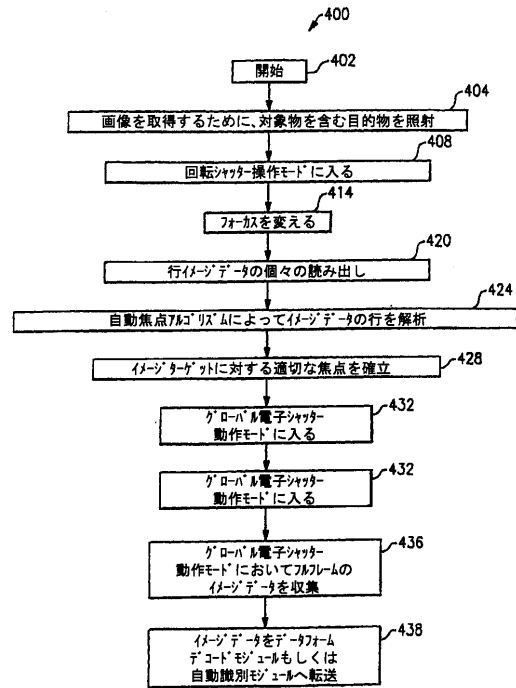
【図 11】



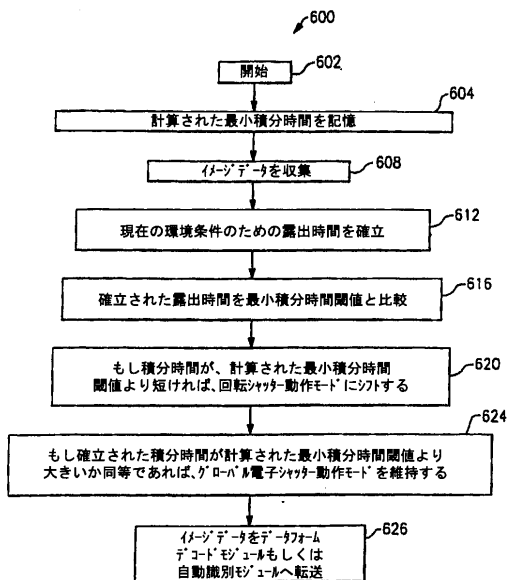
【図 1 2】



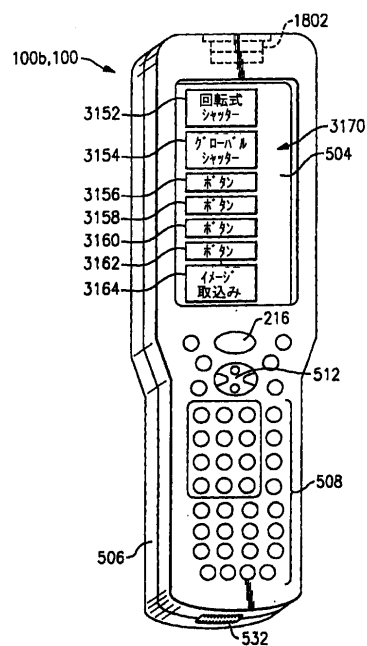
【図 1 3】



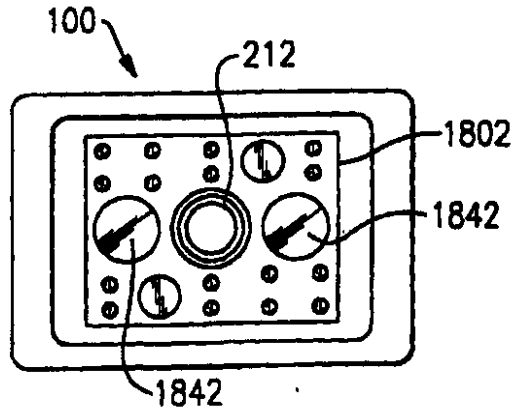
【図 1 4】



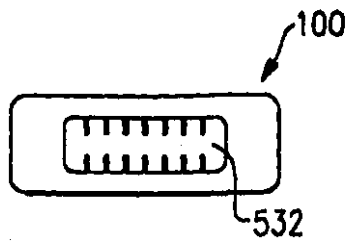
【図 1 5 A】



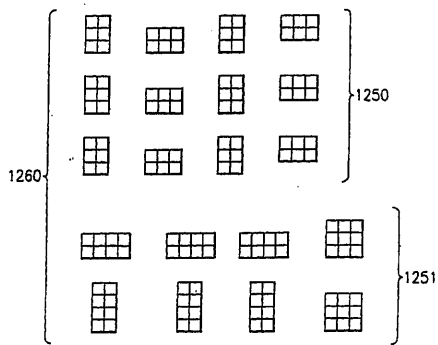
【図 15 B】



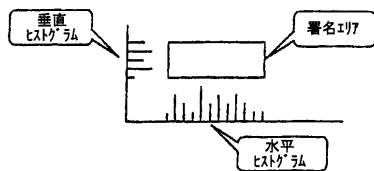
【図 15 C】



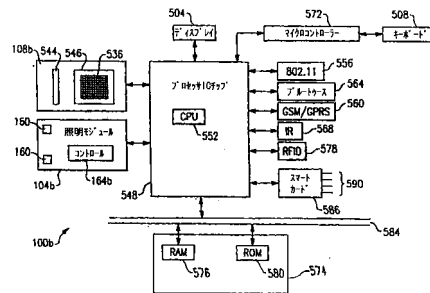
【図 17 B】



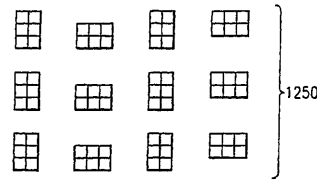
【図 18】



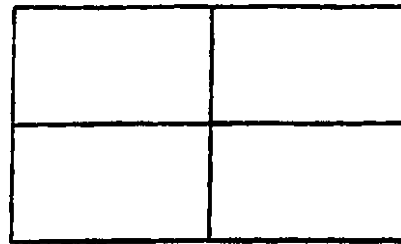
【図 16】



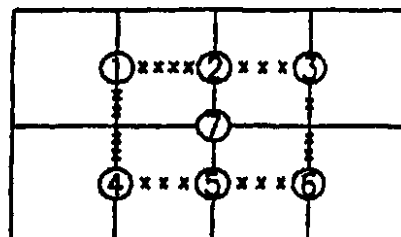
【図 17 A】



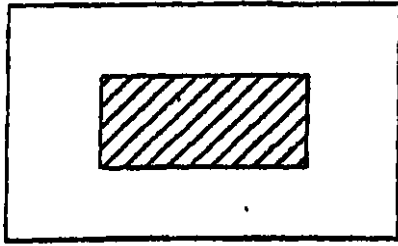
【図 19 A】



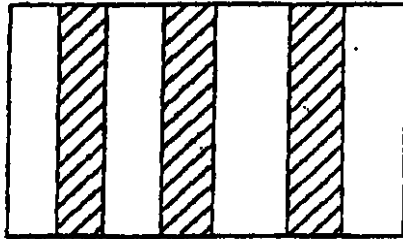
【図 19 B】



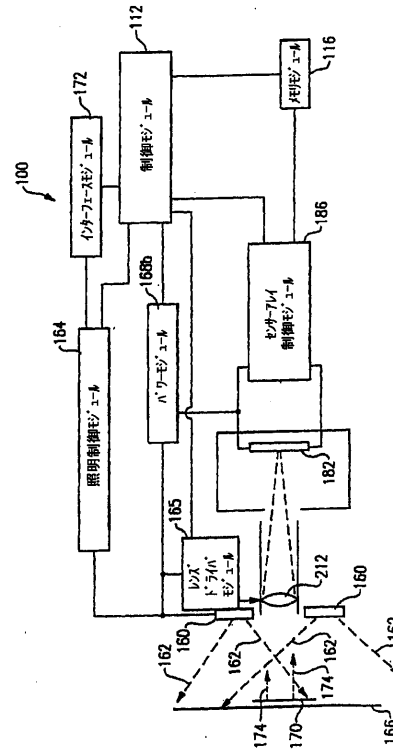
【図 19 C】



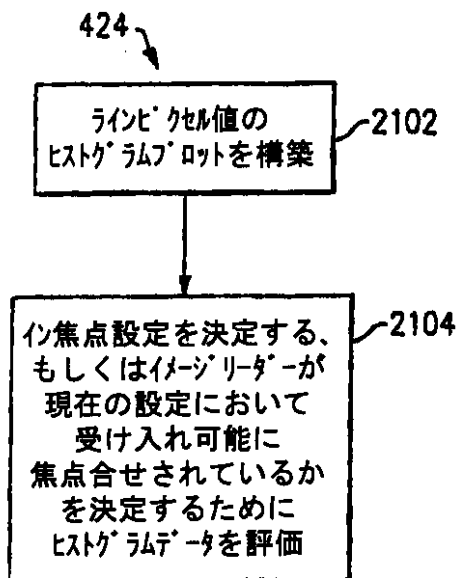
【図 19 D】



【図 20】



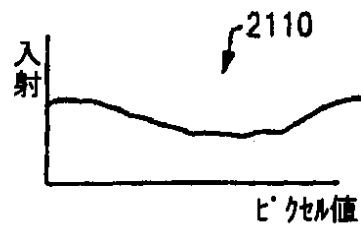
【図 21】



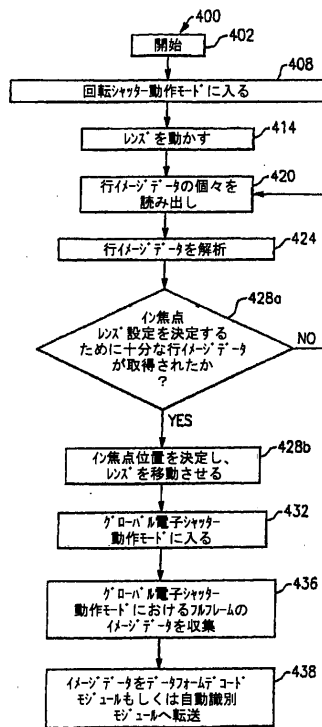
【図 22 A】



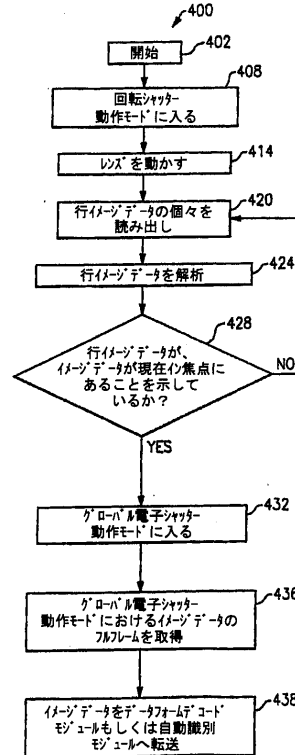
【図 22 B】



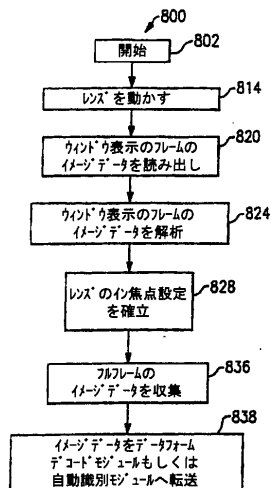
【図 23】



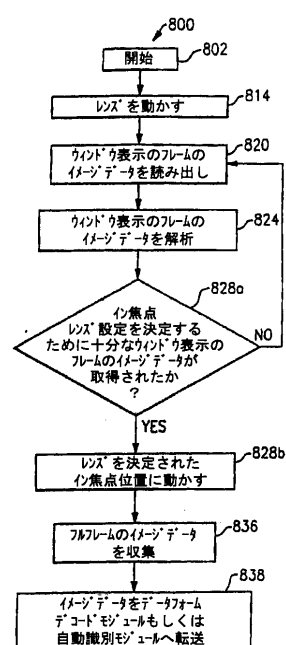
【図 24】



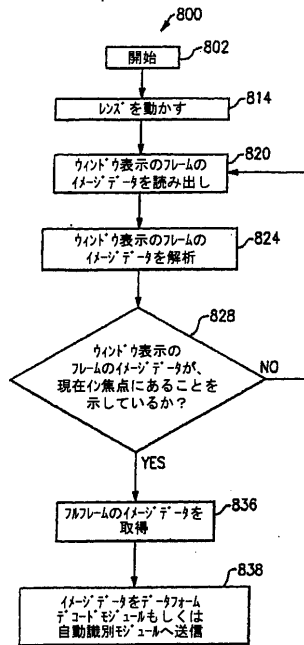
【図 25】



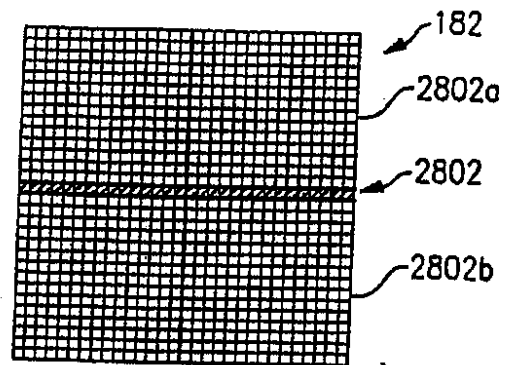
【図 26】



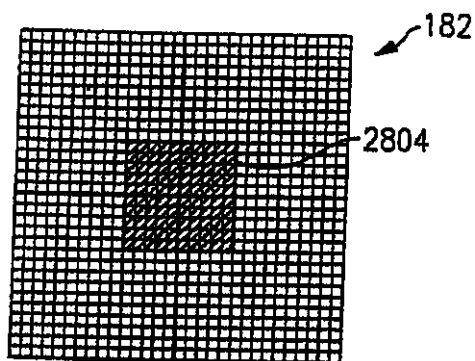
【図 27】



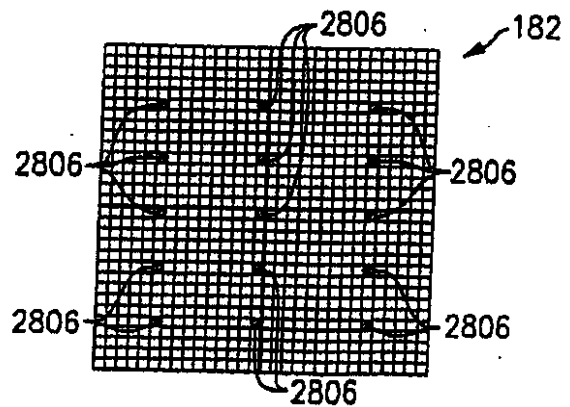
【図 28 A】



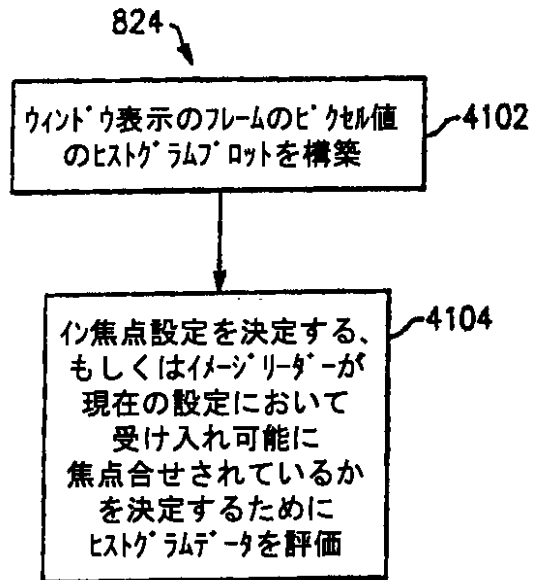
【図 28 B】



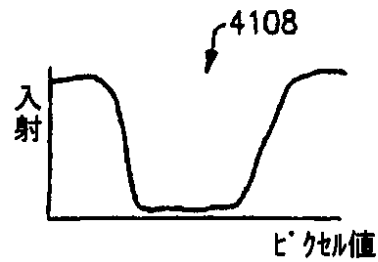
【図 28 C】



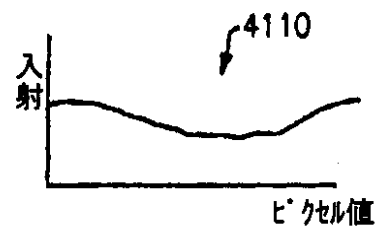
【図 29】



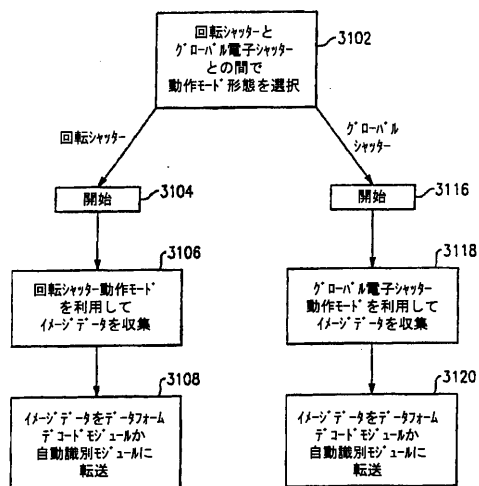
【図 30A】



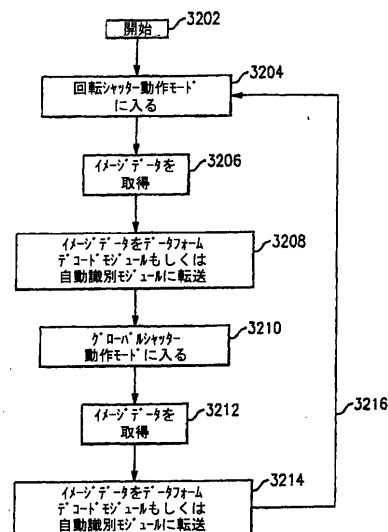
【図 30B】



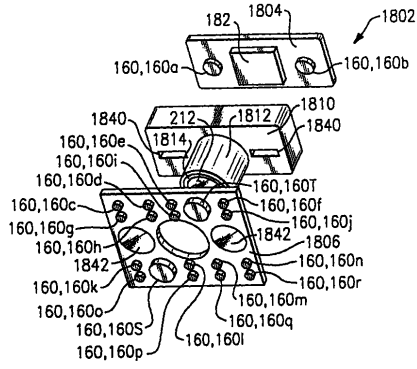
【図 31】



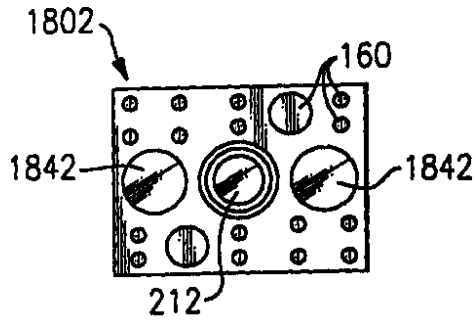
【図 32】



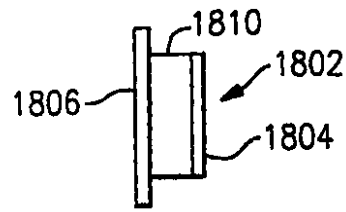
【図 3 3】



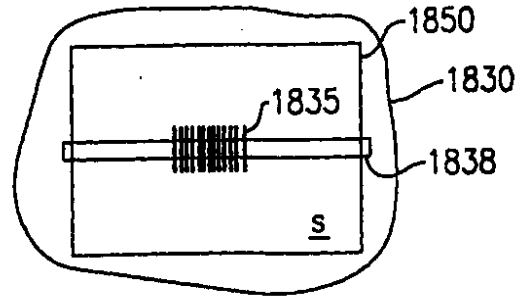
【図 3 4】



【図 3 5】



【図 3 6】



【図 3 7】

実施形態	照準パッド1 LEDs 160A, 160B 照射 (GREEN)	パッド2 LEDs 160C, 160D, 160E, 160H, 160I, 160L, 160N, 160O, 160Q 照射 (RED)	パッド3 LEDs 160G, 160F, 160K, 160M, 160P, 160R 照射 (BLUE)	パッド4 LEDs 160AS, 160T 照射 (WHITE)
1	GREEN	RED	BLUE	WHITE
2	GREEN	RED	RED	RED
3	RED	RED	RED	RED
4	GREEN	RED	GREEN	BLUE
5	BLUE	WHITE	WHITE	RED
6	GREEN	WHITE	RED	RED
7	WHITE	RED	RED	RED
8	GREEN	RED	RED	RED

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2006/008114

A. CLASSIFICATION OF SUBJECT MATTER INV. G06K7/10		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) G06K		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practical, search terms used) EPO-Internal, PAJ		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 6 230 975 B1 (COLLEY JAMES E ET AL) 15 May 2001 (2001-05-15)	17-19
Y	column 4, line 18 - line 24 column 5, line 25 - line 28 column 6, line 51 - line 63 column 14, line 14 - line 24 column 15, line 14 - line 18	1-16, 20
Y	US 2002/179713 A1 (PETTINELLI JOHN A ET AL) 5 December 2002 (2002-12-05) abstract paragraph [0015]	1-11, 20
Y	US 6 073 851 A (OLMSTEAD ET AL) 13 June 2000 (2000-06-13) abstract column 13, line 31 - line 43 figure 11b	12-16
-/-		
☒ Further documents are listed in the continuation of Box C. ☒ See patent family annex.		
* Special categories of cited documents :		
"A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. "&" document member of the same patent family		
Date of the actual completion of the international search 7 July 2006		Date of mailing of the international search report 14/07/2006
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-8016		Authorized officer Bhalodia, A

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2006/008114

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 03/030082 A (ANOTO AB; OLSSON, ANDREAS) 10 Apr'1 2003 (2003-04-10) page 8, line 23 - line 28 claims 1,19,20,25 figures 13,14	1-20

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2006/008114

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 6230975	B1	15-05-2001	US 6276605 B1 21-08-2001
			US 6152368 A 28-11-2000
			US 6155488 A 05-12-2000
US 2002179713	A1	05-12-2002	NONE
US 6073851	A	13-06-2000	DE 19581524 T0 05-06-1997
			GB 2301691 A 11-12-1996
			JP 9512372 T 09-12-1997
			WO 9620454 A1 04-07-1996
			US 6042012 A 28-03-2000
WO 03030082	A	10-04-2003	CN 1564996 A 12-01-2005
			EP 1436768 A1 14-07-2004
			JP 2005505061 T 17-02-2005
			SE 0103286 A 04-04-2003

フロントページの続き

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),
EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HU,IE,IS,IT,LT,LU,LV,MC,NL,PL,PT,RO,SE,SI,SK,TR),OA(BF,
BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AT,AU,AZ,BA,BB,BG,BR,BW,BY,BZ,CA,CH,CN,CO,
CR,CU,CZ,DE,DK,DM,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,HR,HU,ID,IL,IN,IS,JP,KE,KG,KM,KN,KP,KR,KZ,LC,LK,L
R,LS,LT,LU,LV,LY,MA,MD,MG,MK,MN,MW,MX,MZ,NA,NG,NI,NO,NZ,OM,PG,PH,PL,PT,RO,RU,SC,SD,SE,SG,SK,SL,SM,SY
,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,YU,ZA,ZM,ZW

(特許庁注：以下のものは登録商標)

１．ＱＲコード

(72)発明者 ウィリアム エイチ ハヴェンズ

アメリカ合衆国 ニューヨーク州 １３２１５ シラキウス ポール ロード ６６-b

Fターム(参考) 5B072 LL11