



**ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

(21)(22) Заявка: 2016122984/08, 09.06.2016

(24) Дата начала отсчета срока действия патента:
09.06.2016

Приоритет(ы):

(22) Дата подачи заявки: 09.06.2016

(45) Опубликовано: 20.11.2016 Бюл. № 32

Адрес для переписки:

111024, Москва, ул. Пруд Ключики, 3, кв. 16,
Лавриченко О.В.

(72) Автор(ы):

Лавриченко Олег Вячеславович (RU)

(73) Патентообладатель(и):

Лавриченко Олег Вячеславович (RU)

(54) КОМПЛЕКСНОЕ УСТРОЙСТВО СОПРЯЖЕНИЯ АВТОМАТИЗИРОВАННОГО РАБОЧЕГО МЕСТА ЛИЦА, ПРИНИМАЮЩЕГО РЕШЕНИЯ (ЛПР), С ИСТОЧНИКАМИ И ПОТРЕБИТЕЛЯМИ ИНФОРМАЦИИ

(57) Формула полезной модели

Комплексное устройство сопряжения автоматизированного рабочего места лица, принимающего решения (ЛПР), с источниками и потребителями информации, характеризующееся тем, что оно включает в себя вертикальный корпус прямоугольной формы из дюралюминия с разъемами для подключения к цепям электропитания, к локальной и внешней (глобальной) компьютерным сетям, с аппаратными портами для подключения различных устройств и размещенные в/на выдвижных модулях корпуса, взаимосвязанные между собой линиями электропитания и интерфейсной проводки, выполненными в форме шлейфов, блок маршрутизации, первый выход которого соединен со входом блока микроконтроллинга и модификации, а второй, третий и четвертый выходы соединены соответственно с цепями локальной и внешней компьютерных сетей, а также с аппаратными портами, первый вход блока соединен с выходом блока микроконтроллинга и модификации, второй вход - с выходом блока интерфейсов персональных компьютеров, третий вход - с выходом блока интерфейсов для получения и передачи данных, а четвертый, пятый и шестой выходы соединены соответственно с цепями локальной и внешней компьютерных сетей, а также с аппаратными портами, блок микроконтроллинга и модификации, первые выход и вход которого соединены соответственно со входом и выходом блока маршрутизации, а вторые вход и выход - соответственно со входом и выходом блока интерфейсов персональных компьютеров, блок интерфейсов персональных компьютеров, первые выход и вход которого соединены соответственно со входом и выходом блока микроконтроллинга и модификации, вторые вход и выход блока соединены соответственно с выходом и входом блока предварительной обработки данных, третий выход соединен со входом блока маршрутизации, третий вход блока соединен с выходом

блока визуализации состояния решаемых задач, четвертый выход блока соединен с входом блока интерфейсов для получения и передачи данных, блок визуализации состояния решаемых задач, первый вход которого соединен с выходом блока обработки данных по управлению инновационными ресурсами с системой управления блоком, а первый выход блока соединен со входом блока интерфейсов персональных компьютеров, блок предварительной обработки данных, первые вход и выход которого соединены соответственно с выходом и входом блока интерфейсов персональных компьютеров, второй выход соединен со входом блока интерфейсов для получения и передачи данных, блок поиска, первые вход и выход которого связаны соответственно с выходом и входом блока интерфейсов для получения и передачи данных, вторые вход и выход блока связаны соответственно с выходом и входом блока архива, третий вход и выход блока связаны соответственно с выходом и входом блока базы данных, а четвертый выход блока связан со входом блока обработки данных по управлению инновационными ресурсами с системой управления блоком, блок обработки данных по управлению инновационными ресурсами с системой управления блоком, первые вход и выход которого связаны соответственно с выходом и входом блока базы данных, второй вход блока связан с выходом блока поиска, а второй выход блока связан со входом блока визуализации состояния решаемых задач, блок базы данных, первые вход и выход которого связаны соответственно с выходом и входом блока поиска, вторые вход и выход блока связаны соответственно с выходом и входом блока обработки данных по управлению инновационными ресурсами с системой управления блоком, блок архива, первые вход и выход которого связаны соответственно с выходом и входом блока поиска, а вторые вход и выход блока связаны соответственно с выходом и входом блока интерфейсов для получения и передачи данных, блок интерфейсов для получения и передачи данных, первые вход и выход которого связаны соответственно с выходом и входом блока архива, вторые входы и выход блока связаны соответственно с выходом и входом блока поиска, третий вход блока связан с выходом блока предварительной обработки данных, третий выход блока связан со входом блока маршрутизации, четвертый вход блока связан с выходом блока интерфейсов персональных компьютеров.

