

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3980005号
(P3980005)

(45) 発行日 平成19年9月19日(2007.9.19)

(24) 登録日 平成19年7月6日(2007.7.6)

(51) Int. Cl.

F I

H O 2 P 27/06 (2006.01)

H O 2 P 7/63 3 O 2 R

H O 2 P 27/08 (2006.01)

H O 2 P 7/63 3 O 2 K

F 2 5 B 1/00 (2006.01)

H O 2 P 7/63 3 O 2 P

H O 2 P 7/63 3 O 2 Q

F 2 5 B 1/00 3 6 1 D

請求項の数 9 (全 20 頁) 最終頁に続く

(21) 出願番号 特願2004-54292 (P2004-54292)
 (22) 出願日 平成16年2月27日(2004.2.27)
 (65) 公開番号 特開2004-320981 (P2004-320981A)
 (43) 公開日 平成16年11月11日(2004.11.11)
 審査請求日 平成17年2月1日(2005.2.1)
 (31) 優先権主張番号 特願2003-91184 (P2003-91184)
 (32) 優先日 平成15年3月28日(2003.3.28)
 (33) 優先権主張国 日本国(JP)

(73) 特許権者 000005821
 松下電器産業株式会社
 大阪府門真市大字門真1006番地
 (74) 代理人 100101454
 弁理士 山田 卓二
 (74) 代理人 100081422
 弁理士 田中 光雄
 (74) 代理人 100098280
 弁理士 石野 正弘
 (74) 代理人 100125874
 弁理士 川端 純市
 (72) 発明者 松城 英夫
 大阪府門真市大字門真1006番地 松下
 電器産業株式会社内

最終頁に続く

(54) 【発明の名称】 モータ駆動用インバータ制御装置および空気調和機

(57) 【特許請求の範囲】

【請求項1】

交流電源からの交流電力を直流電力に変換する整流回路と、その整流回路からの直流電力を所望の周波数及び所望の電圧を持つ交流電力に変換しモータに供給するインバータを含むインバータ制御装置であって、前記整流回路は、ダイオードブリッジと、該ダイオードブリッジの交流入力側または直流出力側に接続されるリアクタを含み、前記インバータの直流母線間には、前記モータの回生エネルギーを吸収するためのコンデンサが設けられた、モータ駆動用のインバータ制御装置において、

外部から与えられるモータの速度指令値に基づき、前記モータの各相電圧指令値を作成するモータ電圧指令作成手段と、

前記インバータの直流電圧値を検出し、直流電圧検出値として出力するPN電圧検出手段と、

前記PN電圧検出手段により検出されたインバータの直流電圧検出値を所定の基準値と比較し、その比較結果からPN電圧補正係数を導出するPN電圧補正手段と、

前記モータ電圧指令作成手段から得られる各相電圧指令値と前記PN電圧補正手段の出力値であるPN電圧補正係数とを乗算することにより各相電圧指令値の補正を行う第1のモータ電圧指令補正手段と、

前記直流電圧検出値に1以上の値を乗算した飽和電圧基準値を導出する飽和電圧演算手段と、

前記第1のモータ電圧指令補正手段で補正された各相電圧指令値のいずれかが前記飽和

10

20

電圧演算手段で演算された飽和電圧基準値より大きい場合のみ、前記第 1 のモータ電圧指令補正手段で補正された各相電圧指令値に前記飽和電圧演算手段で演算された飽和電圧基準値を乗算し、その乗算結果を、前記第 1 のモータ電圧指令補正手段で補正された各相電圧指令値のうちの最大値で除算することにより前記第 1 のモータ電圧指令補正手段で補正された各相電圧指令値を再補正する第 2 のモータ電圧指令補正手段と、

前記第 2 のモータ電圧指令補正手段で補正された各相電圧指令値が前記直流電圧検出値より大きい場合、各相電圧指令値を前記直流電圧検出値とするモータ電圧指令最大値規制手段と

を備えたことを特徴とするインバータ制御装置。

【請求項 2】

10

前記飽和電圧演算手段で得られる飽和電圧基準値は、外部から与えられるモータの速度指令値に応じて可変とすることを特徴とする、請求項 1 に記載のインバータ制御装置。

【請求項 3】

前記 P N 電圧補正手段は、前記所定の基準値を前記直流電圧検出値と所定値との和で除算することにより前記 P N 電圧補正係数を導出することを特徴とする、請求項 1 または 2 に記載のインバータ制御装置。

【請求項 4】

前記 P N 電圧補正手段は、前記直流電圧検出値がゼロより大きい場合には、前記所定の基準値を前記直流電圧検出値で除算することにより前記 P N 電圧補正係数を導出し、前記直流電圧検出値がゼロ以下の場合には、予め設定された P N 電圧補正係数の最大値を前記 P N 電圧補正係数に設定することを特徴とする、請求項 1 または 2 に記載のインバータ制御装置。

20

【請求項 5】

交流電源周波数の偶数倍の周波数を持つ共振周波数を中心としてその前後に所定の周波数幅を持たせた周波数範囲内にインバータ運転周波数が定常的に固定されるのを回避するように、前記インバータ運転周波数を設定することを特徴とする、請求項 1 または 2 に記載のモータ駆動用インバータ制御装置。

【請求項 6】

前記リアクタと前記コンデンサとの共振周波数を交流電源周波数の 40 倍よりも大きくなるように前記リアクタおよび前記コンデンサの組み合わせを決定することを特徴とする、請求項 1 または 2 に記載のインバータ制御装置。

30

【請求項 7】

前記インバータが停止した際に上昇する直流電圧値の最大値が前記インバータの周辺回路に含まれる電気素子の耐圧よりも小さくなるように前記コンデンサの容量が決定されることを特徴とする、請求項 1 または 2 に記載のインバータ制御装置。

【請求項 8】

予め設定された交流電源力率値を満足するように前記インバータのキャリア周波数が決定されることを特徴とする、請求項 1 または 2 に記載のインバータ制御装置。

【請求項 9】

冷媒を圧縮する圧縮機と、
前記圧縮機を駆動するためのモータと、
整流回路からの直流電力を可変電圧、可変周波数の交流電力に変換して前記モータに供給する請求項 1 ないし 4 のいずれかに記載のインバータ制御装置と
を備えたことを特徴とする空気調和機。

40

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、モータ駆動用インバータ制御装置及び空気調和機に関する。

【背景技術】

【0002】

50

汎用インバータなどで用いられている一般的なインダクションモータ駆動用インバータ制御装置として、図 16 に示すような V / F 制御方式のインダクションモータ駆動用インバータ制御装置がよく知られている（例えば、非特許文献 1 参照）。

【 0 0 0 3 】

図 16 において、主回路は直流電源装置 113 と、インバータ 3 とインダクションモータ 4 とから構成されており、直流電源装置 113 については、交流電源 1 と、整流回路 2 と、インバータ 3 の直流電圧源のために電気エネルギーを蓄積する平滑コンデンサ 112 と、交流電源 1 の力率改善用リアクタ 111 から構成されている。

【 0 0 0 4 】

一方、制御回路では、外部から与えられたインダクションモータ 4 の速度指令に基づいてインダクションモータ 4 に印加するモータ電圧値を決定する V / F 制御パターン部 13 と、V / F 制御パターン部 13 から決定されるモータ電圧値に基づいてインダクションモータ 4 の各相電圧指令値を作成するモータ電圧作成部 14 と、モータ電圧作成部 14 から作成された各相電圧指令値に基づいてインバータ 3 の P W M 信号を生成する P W M 制御部 18 から構成されている。なお、一般的な V / F 制御パターン部 13 の一例を図 17 に示す。

【 0 0 0 5 】

図 17 に示すように速度指令 W^* に対してインダクションモータ 4 に印加するモータ電圧値が一義的に決定するような構成となっている。一般的には、速度指令 W^* とモータ電圧値の値をテーブル値としてマイコン等の演算装置のメモリに記憶させ、テーブル値以外の速度指令 W^* に対してはテーブル値から線形補間することでモータ電圧値を導出している。

【 0 0 0 6 】

ここで、交流電源 1 が 220 V（交流電源周波数 50 Hz）、インバータ 3 の入力 が 1.5 kW、平滑コンデンサ 112 が 1500 μ F のとき、力率改善用リアクタ 111 が 5 mH および 20 mH の場合における交流電源電流の高調波成分と交流電源周波数に対する次数との関係を図 18 に示す。図 18 は I E C（国際電気標準会議）規格と併せて示したもので、力率改善用リアクタ 111 が 5 mH の場合には特に第 3 高調波成分が I E C 規格のそれを大きく上回っているが、20 mH の場合には 40 次までの高調波成分において I E C 規格をクリアしていることがわかる。

【 0 0 0 7 】

そのため特に高負荷時においても I E C 規格をクリアするためには力率改善用リアクタ 111 のインダクタンス値をさらに大きくするなどの対策を取る必要があり、インバータ装置の大型化や重量増加、さらにはコスト UP を招くという不都合があった。

【 0 0 0 8 】

そこで、力率改善用リアクタ 111 のインダクタンス値の増加を抑え、電源高調波成分の低減と高力率化を達成する直流電源装置として、例えば図 19 に示すような直流電源装置が提案されている（例えば、特許文献 1 参照）。

【 0 0 0 9 】

図 19 において、交流電源 1 の交流電源電圧を、ダイオード D1 ~ D4 をブリッジ接続してなる全波整流回路の交流入力端子に印加し、その出力を、リアクトル L_{in} を介して中間コンデンサ C に充電し、この中間コンデンサ C の電荷を平滑コンデンサ CD に放電して、負荷抵抗 RL に直流電圧を供給する。この場合、リアクトル L_{in} の負荷側と中間コンデンサ C を接続する正負の直流電流経路にトランジスタ Q1 を接続し、このトランジスタ Q1 をベース駆動回路 G1 で駆動する構成となっている。

【 0 0 1 0 】

また、ベース駆動回路 G1 にパルス電圧を印加するパルス発生回路 I1、I2 と、ダミー抵抗 R_{dm} とをさらに備えており、パルス発生回路 I1、I2 は、それぞれ交流電源電圧のゼロクロス点を検出する回路と、ゼロクロス点の検出から交流電源電圧の瞬時値が中間コンデンサ C の両端電圧と等しくなるまでダミー抵抗 R_{dm} にパルス電流を流すパルス

10

20

30

40

50

電流回路とで構成されている。

【0011】

ここで、パルス発生回路 I 1 は交流電源電圧の半サイクルの前半にてパルス電圧を発生させ、パルス発生 I 2 は交流電源電圧の半サイクルの後半にてパルス電圧を発生させるようになっている。

【0012】

なお、トランジスタ Q 1 をオン状態にしてリアクトル L i n に強制的に電流を流す場合、中間コンデンサ C の電荷がトランジスタ Q 1 を通して放電することのないように逆流防止用ダイオード D 5 が接続され、さらに、中間コンデンサ C の電荷を平滑コンデンサ C D に放電する経路に、逆流防止用ダイオード D 6 と、平滑効果を高めるリアクトル L d c が直列に接続されている。

10

【0013】

上記の構成によって、交流電源電圧の瞬時値が中間コンデンサ C の両端電圧を超えない位相区間の一部または全部においてトランジスタ Q 1 をオン状態にすることによって、装置の大型化を抑えたままで、高調波成分の低減と高効率化を達成することができる。

【0014】

【特許文献 1】特開平 9 - 266674 号公報

【非特許文献 1】「インバータドライブハンドブック」の 661 ~ 711 頁を参照、インバータドライブハンドブック編集委員会編、1995 年初版、日刊工業新聞社発行)

【発明の開示】

20

【発明が解決しようとする課題】

【0015】

しかしながら、上記従来の構成では、容量の大きな平滑用コンデンサ C D とリアクトル L i n (特許文献 1 では $1500\mu\text{F}$ 、 6.2mH 時のシミュレーション結果について記載されている) とを依然として有したままであり、さらに中間コンデンサ C とトランジスタ Q 1 とベース駆動回路 G 1 とパルス発生回路 I 1、I 2 とダミー抵抗 R d m と逆流防止用ダイオード D 5、D 6 と平滑効果を高めるリアクトル L d c とを具備することで、装置の大型化や部品点数の増加に伴うコスト U P を招くという課題を有していた。

【0016】

本発明はこのような従来の課題を解決するものであり、小型・軽量・低コストなモータ駆動用インバータ制御装置を提供することを目的とする。

30

【課題を解決するための手段】

【0017】

本発明に係るインバータ制御装置は、交流電源からの交流電力を直流電力に変換する整流回路と、その整流回路からの直流電力を所望の周波数及び所望の電圧の交流電力に変換しモータに供給するインバータとを含む、モータ駆動用のインバータ装置である。整流回路はダイオードブリッジと、そのダイオードブリッジの交流入力側または直流出力側に接続される所定の小容量のリアクタとを含む。インバータの直流母線間には、モータの回生エネルギーを吸収するための所定の小容量のコンデンサが設けられる。

【0018】

40

インバータ制御装置は、外部から与えられるモータの速度指令値に基づき、モータの各相電圧指令値を作成するモータ電圧指令作成手段と、インバータの直流電圧値を検出し、直流電圧検出値として出力する P N 電圧検出手段と、直流電圧検出値と所定の基準値とに応じて P N 電圧補正係数を導出し、直流電圧検出値がゼロの場合は所定値を前記 P N 電圧補正係数とする P N 電圧補正手段と、モータ電圧指令作成手段から得られる各相電圧指令値と前記 P N 電圧補正手段の出力値である P N 電圧補正係数とを乗算することにより各相電圧指令値の補正を行う第 1 のモータ電圧指令補正手段と、直流電圧検出値に 1 以上の値を乗算した飽和電圧基準値を導出する飽和電圧演算手段と、第 1 のモータ電圧指令補正手段で補正された各相電圧指令値のいずれかが前記飽和電圧演算手段で演算された飽和電圧基準値より大きい場合のみ、第 1 のモータ電圧指令補正手段で補正された各相電圧指令値

50

に前記飽和電圧演算手段で演算された飽和電圧基準値を乗算し、その乗算結果を、第1のモータ電圧指令補正手段で補正された各相電圧指令値のうちの最大値で除算することにより第1のモータ電圧指令補正手段で補正された各相電圧指令値を再補正する第2のモータ電圧指令補正手段と、第2のモータ電圧指令補正手段で補正された各相電圧指令値が直流電圧検出値より大きい場合、各相電圧指令値を直流電圧検出値とするモータ電圧指令最大値規制手段とを備える。

【0019】

上記の構成によって、小容量コンデンサおよび小容量リアクタを用いることが可能となり、小型・軽量・低コストなモータ駆動用インバータ制御装置を実現できる。また、インバータ直流電圧が大幅に変動してモータの駆動が困難あるいは不可能となる場合でも、モータに印加する電圧がほぼ一定となるようにインバータを動作させ、モータの駆動を維持することが可能であり、さらに交流電源電流の変動を抑制し、交流電源力率の改善と交流電源電流の高調波成分を抑制することが可能となる。さらにモータの出力トルクの向上を図ることが可能となる。

10

【0023】

また、インバータ制御装置において、飽和電圧演算手段で得られる飽和電圧基準値は、外部から与えられるモータの速度指令値に応じて可変としてもよい。この構成によって、交流電源力率の改善と交流電源電流の高調波成分抑制を確実に維持する駆動領域と、モータの出力トルクの大幅な向上を図る駆動領域との両立が可能となる。

【0024】

20

また、インバータ制御装置において、PN電圧補正手段は、直流電圧検出値がゼロより大きい場合には、直流電圧基準値を直流電圧検出値で除算することによりPN電圧補正係数を導出し、直流電圧検出値がゼロ以下の場合にはPN電圧補正係数に予め設定されたPN電圧補正係数の最大値を設定してもよい。この構成によって、インバータ直流電圧が大幅に変動しゼロ以下となるような場合にもモータの駆動を維持することが可能となる。

【0025】

また、インバータ制御装置において、交流電源周波数の偶数倍の周波数を持つ共振周波数を中心としてその前後に所定の周波数幅を持たせた周波数範囲内にインバータ運転周波数が定常的に固定されるのを回避するように、前記インバータ運転周波数を設定するようにしてもよい。この構成によって、インバータ周波数と交流電源周波数との共振現象を回避することでモータの不安定動作を防止し、安定した駆動を実現することが可能となる。

30

【0026】

また、インバータ制御装置において、小容量リアクタと小容量コンデンサとの共振周波数を交流電源周波数の40倍よりも大きくなるように小容量リアクタおよび小容量コンデンサの組み合わせを決定してもよい。この構成によって、交流電源電流の高調波成分を抑制し、IEC規格をクリアすることが可能である。

【0027】

また、インバータ制御装置において、インバータが停止した際に上昇する直流電圧値の最大値がインバータの周辺回路に含まれる電気素子の耐圧よりも小さくなるように小容量コンデンサの容量を決定してもよい。これによって、インバータ直流電圧の最大値を各駆動素子の耐圧よりも小さくなるように小容量コンデンサの容量を決定することで周辺回路の破壊を防止することが可能となる。

40

【0028】

また、インバータ制御装置において、予め設定された交流電源力率値を満足するようにインバータのキャリア周波数を決定してもよい。これによって、予め設定された交流電源力率値を満足することが可能となり、必要最小限のキャリア周波数を設定することにより、インバータ損失を必要最小限に抑制することが可能となる。

【発明の効果】

【0029】

本発明によれば、各相電圧指令値を好適に補正することにより小容量コンデンサおよび

50

小容量リアクタの使用が可能となる。これにより、小型・軽量・低コストなモータ駆動用インバータ制御装置を実現でき、インバータ直流電圧が大幅に変動してモータの駆動が困難あるいは不可能となる場合でも、モータに印加する電圧がほぼ一定となるようにインバータを動作させ、モータの駆動を維持することが可能となる。さらに交流電源電流の変動を抑制し、交流電源力率の改善と交流電源電流の高調波成分を抑制できる。

【発明を実施するための最良の形態】

【0030】

以下、本発明の実施の形態について図面を参照しながら説明する。

【0031】

(実施の形態1)

10

図1に本発明の第1の実施形態を示すインダクションモータ駆動用インバータ制御装置のシステム構成図を示す。図1において、インバータ制御装置の主回路は交流電源1と、交流電力を直流電力に変換するダイオードブリッジ2と、2mH以下の小容量リアクタ11と、100 μ F以下の小容量コンデンサ12と、直流電力を交流電力に変換するインバータ3と、インバータ3により変換された交流電力により駆動するインダクションモータ4から構成されている。

【0032】

一方、インバータ制御装置の制御回路は、V/F制御パターン部13と、モータ電圧指令作成部14と、PN電圧検出部15と、PN電圧補正部16と、モータ電圧指令補正部17と、PWM制御部18と、第2のモータ電圧指令補正部19とを含む。

20

【0033】

V/F制御パターン部13は、外部から与えられたインダクションモータ4の速度指令 W^* に基づいてインダクションモータ4に印加するモータ電圧値を決定する。モータ電圧指令作成部14は、V/F制御パターン部13から決定されるモータ電圧値に基づいてインダクションモータ4の各相電圧指令値を作成する。PN電圧検出部15は、インバータ3の直流電圧値を検出する。PN電圧補正部16は、予め設定されたインバータ3の直流電圧基準値とPN電圧検出部15から得られるインバータ3の直流電圧検出値との比較からPN電圧補正係数を導出する。第1のモータ電圧指令補正部17は、モータ電圧指令作成部14から得られる各相電圧指令値とPN電圧補正部16の出力値であるPN電圧補正係数とを乗算することにより各相電圧指令値の電圧補正を行ないインダクションモータ4の第1モータ電圧指令補正值を作成する。第2のモータ電圧指令補正部19は、第1のモータ電圧指令補正部17から作成された第1モータ電圧指令補正值のいずれかがインバータ3の直流電圧値より大きい場合のみ、第1モータ電圧指令補正值にインバータ3の直流電圧値を乗算し、その乗算した結果を、第1モータ電圧指令補正值のうちの最大値で除算することによりインダクションモータ4の第2モータ電圧指令補正值を作成する。PWM制御部18は、第2のモータ電圧指令補正部19から作成された第2モータ電圧指令補正值に基づいてインバータ3のPWM信号を生成する。

30

【0034】

なお、V/F制御パターン部13については、上述の従来技術にて説明しているののでここでは説明を省略する。(図16のV/F制御方式のインダクションモータ駆動用インバータ制御装置)

40

以下、本実施形態のインバータ制御装置の具体的な動作について説明する。

【0035】

モータ電圧指令作成部14では式(1)で表される演算により各相電圧指令値 v_u^* 、 v_v^* 、 v_w^* を作成する。

【0036】

【数 1】

$$\begin{cases} V_u^* = V_m \sin \theta_1 \\ V_v^* = V_m \sin(\theta_1 - 2\pi/3) \\ V_w^* = V_m \sin(\theta_1 + 2\pi/3) \end{cases} \dots\dots\dots (1)$$

【0037】

ここで、 V_m はV/F制御パターン部13から決定されるモータ電圧値であり、 θ_1 は式(2)で表されるように速度指令 W^* を時間積分することで導出する。

【0038】

【数 2】

$$\theta_1 = \int W^* dt \dots\dots\dots (2)$$

10

【0039】

また、図2はPN電圧補正部16の第1の実施例を示した図で、PN電圧補正部16では予め設定されたインバータ3の直流電圧基準値 V_{pn0} とPN電圧検出部15から得られるインバータ3の直流電圧検出値 v_{pn} を用いて式(3)のようにPN電圧補正係数 k_{pn} を導出する。

【0040】

【数 3】

$$k_{pn} = \frac{V_{pn0}}{v_{pn} + \delta_0} \dots\dots\dots (3)$$

20

【0041】

ここで、本発明では小容量コンデンサを用いているため、直流電圧検出値 v_{pn} がゼロとなる場合が生じるので、ゼロ割防止のための微小項 δ_0 を設定しておく必要がある。

【0042】

なお、式(3)の微小項 δ_0 の代わりに、直流電圧検出値 v_{pn} がゼロ以下の場合においてPN電圧補正係数 k_{pn} に予め設定されたPN電圧補正係数の最大値を設定することでゼロ割防止を図ることができる。

30

【0043】

即ち、式(4)のようにPN電圧補正係数 k_{pn} を導出しても良い。

【0044】

【数 4】

$$k_{pn} = \begin{cases} K_{pn_max} & (v_{pn} \leq 0) \\ V_{pn0}/v_{pn} & (v_{pn} > 0) \end{cases} \dots\dots\dots (4)$$

40

【0045】

ここで、 K_{pn_max} は予め設定されたPN電圧補正係数の最大値である。

【0046】

また、第1のモータ電圧指令補正部17では各相電圧指令値 v_u^* 、 v_v^* 、 v_w^* とPN電圧補正係数 k_{pn} を用いて式(5)のように第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* を導出する。

【0047】

【数 5】

$$\begin{cases} v_{uh1}^* = k_{pn} \cdot v_u^* \\ v_{vh1}^* = k_{pn} \cdot v_v^* \\ v_{wh1}^* = k_{pn} \cdot v_w^* \end{cases} \quad (5)$$

【0048】

さらに、第2のモータ電圧指令補正部19では第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* のうち例えば v_{uh1}^* が最大であり、かつ、 v_{uh1}^* がインバータ3の直流電圧検出値 v_{pn} を上回った場合のみ式(6)のように第2モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* を導出する。

【0049】

【数 6】

$$\begin{cases} v_{uh2}^* = v_{uh1}^* \cdot v_{pn} / v_{uh1}^* \\ v_{vh2}^* = v_{vh1}^* \cdot v_{pn} / v_{uh1}^* \\ v_{wh2}^* = v_{wh1}^* \cdot v_{pn} / v_{uh1}^* \end{cases} \quad (6)$$

【0050】

図3(a)、(b)は、第1のモータ電圧指令補正部17導出された第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* が最終的に第2モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* に補正される結果の一例を示したものである。

【0051】

図3(a)のように第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* の全てが直流電圧検出値 v_{pn} の240Vを超えていない場合は、第2モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* は第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* と同じ値となる。

【0052】

また、図3(b)のように第1モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* のうち、 v_{uh1}^* が直流電圧検出値 v_{pn} の240Vを超えている場合は式(6)に従い、第2モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* はそれぞれ、240V、144V、0Vとなる。

【0053】

図4は第2のモータ電圧指令補正部19での補正制御がない場合のインバータ直流電圧と交流電源電流の波形であり、図5は第2のモータ電圧指令補正部19での補正制御がある場合のインバータ直流電圧と交流電源電流の波形である。図5に示すように、この第2のモータ電圧指令補正部19による補正により、インバータ直流電圧が大幅に落ち込んだ直後にインダクションモータに印加する電圧を過度に与えることなく、交流電源電流の変動を抑制し、交流電源力率の改善と、交流電源電流の高調波成分の抑制を実現している。

【0054】

以上のように、本実施形態のインバータ制御装置は、PN電圧補正係数を用いて各相電圧指令値の補正を行うため、PN電圧の変動があってもほぼ一定のモータ電圧が印加されるようになり、大容量のコンデンサが不要となり、小容量のコンデンサの使用が可能となる。そして、小容量のコンデンサを使用することにより、入力電流は常にモータへ供給されることになり、入力電流の力率が向上するため、リアクタの小型化が実現できる。そして、小容量リアクタおよび小容量コンデンサを用いることで小型・軽量・低コストなインダクションモータ駆動用インバータ制御装置を実現でき、インバータ直流電圧が大幅に変動してインダクションモータの駆動が困難あるいは不可能となる場合でも、インダクションモータに印加する電圧がほぼ一定となるようにインバータを動作させ、インダクション

10

20

30

40

50

モータの駆動を維持することが可能となる。

【 0 0 5 5 】

なお、本発明は上述の実施例のように V / F 制御によるインダクションモータ駆動用インバータ制御装置に限定されるものではなく、周知のベクトル制御によるインダクションモータ駆動用インバータ制御装置においても本発明は適用可能である。

【 0 0 5 6 】

なお、空気調和機における圧縮機駆動モータなどのようにパルスジェネレータ等の速度センサを使用することができない場合や、サーボドライブなどのように速度センサを具備することができる場合のどちらにおいても本発明は適用可能である。

【 0 0 5 7 】

(実施の形態 2)

図 6 に、本発明の第 2 の実施形態を示すインダクションモータ駆動用インバータ制御装置のシステム構成図を示す。図 6 において主回路は実施の形態 1 と同様である。

【 0 0 5 8 】

一方、制御回路は、実施の形態 1 で示す構成要素に加えて、さらに、飽和電圧演算部 20 とモータ電圧指令最大値規制部 21 を備える。

【 0 0 5 9 】

V / F 制御パターン部 13 と、モータ電圧作成部 14 と、P N 電圧検出部 15 と、P N 電圧補正部 16 と、第 1 のモータ電圧指令補正部 17 の機能は実施の形態 1 のものと同様である。

【 0 0 6 0 】

飽和電圧演算部 20 は、インバータの直流電圧値に 1 以上の値を乗算した飽和電圧基準値を導出する。第 2 のモータ電圧指令補正部 19 は、第 1 のモータ電圧指令補正部 17 から作成された第 1 モータ電圧指令補正值のいずれかが飽和電圧演算部 20 で演算された飽和電圧基準値より大きい場合のみ、第 1 モータ電圧指令補正值に飽和電圧演算部 20 で演算された飽和電圧基準値を乗算し、その乗算結果を、第 1 モータ電圧指令補正值のうちの最大値で除算することによりインダクションモータ 4 の第 2 モータ電圧指令補正值を作成する。

【 0 0 6 1 】

モータ電圧指令最大値規制部 21 は、第 2 のモータ電圧指令補正部 19 で補正された第 2 モータ電圧指令補正值がインバータの直流電圧値より大きい場合、第 2 モータ電圧指令補正值をインバータの直流電圧値とする第 3 モータ電圧指令補正值を導出する。PWM 制御部 18 は、モータ電圧指令最大値規制部 21 から出力される第 3 モータ電圧指令補正值に基づいてインバータ 3 の PWM 信号を生成する。

【 0 0 6 2 】

以下では、実施の形態 1 と異なる動作について説明する。

【 0 0 6 3 】

飽和電圧演算部 20 では式 (7) のように飽和電圧基準値 V_{pn1} を導出する。

【 0 0 6 4 】

【 数 7 】

$$V_{pn1} = K \cdot V_{pn} \quad (K \geq 1) \quad \dots\dots\dots (7)$$

【 0 0 6 5 】

この式 (7) の K は電圧飽和率を表わし、概ね 1 ~ 1.5 の値である。

【 0 0 6 6 】

また、第 2 のモータ電圧指令補正部 19 は、第 1 モータ電圧指令補正值 V_{uh1}^* 、 V_{vh1}^* 、 V_{wh1}^* のうちの例えば V_{uh1}^* が最大であり、かつ、 V_{uh1}^* が飽和電圧演算部 20 で得られた飽和電圧基準値 V_{pn1} を上回った場合のみ式 (8) のように第 2 モータ電圧指令補正值 V_{uh2}^* 、 V_{vh2}^* 、 V_{wh2}^* を導出する。

10

20

30

40

50

【 0 0 6 7 】

【 数 8 】

$$\begin{cases} v_{uh2}^* = v_{uh1}^* \cdot v_{pn1} / v_{uh1}^* \\ v_{vh2}^* = v_{vh1}^* \cdot v_{pn1} / v_{uh1}^* \\ v_{wh2}^* = v_{wh1}^* \cdot v_{pn1} / v_{uh1}^* \end{cases} \dots\dots\dots (8)$$

【 0 0 6 8 】

10

さらにモータ電圧指令最大値規制部 21 においては、第 2 モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* が直流電圧検出値 v_{pn} より大きい場合、直流電圧検出値 v_{pn} にて MAX 規制をかけた第 3 モータ電圧指令補正值 v_{uh3}^* 、 v_{vh3}^* 、 v_{wh3}^* が導出される。

【 0 0 6 9 】

図 7 (a) , (b) は飽和電圧演算部 20 で用いられる電圧飽和率 K の値をを 1 . 2 とし、第 1 のモータ電圧指令補正部 17 導出された第 1 モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* が最終的に第 3 モータ電圧指令補正值 v_{uh3}^* 、 v_{vh3}^* 、 v_{wh3}^* に補正される結果の一例を示したものである。

【 0 0 7 0 】

図 7 (a) のように第 1 モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* 全てが直流電圧検出値 v_{pn} の 240 V を超えていない場合は、第 3 モータ電圧指令補正值 v_{uh3}^* 、 v_{vh3}^* 、 v_{wh3}^* は第 1 モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* と同値となる。

20

【 0 0 7 1 】

また、図 7 (b) のように第 1 モータ電圧指令補正值 v_{uh1}^* 、 v_{vh1}^* 、 v_{wh1}^* のうち、 v_{uh1}^* が直流電圧検出値 v_{pn} の 240 V を超えている場合は式 (7) と式 (8) に従い、第 2 モータ電圧指令補正值 v_{uh2}^* 、 v_{vh2}^* 、 v_{wh2}^* はそれぞれ、288 V , 172 . 8 V , 0 V となり、最終的に第 3 モータ電圧指令補正值 v_{uh3}^* 、 v_{vh3}^* 、 v_{wh3}^* はそれぞれ、240 V , 172 . 8 V , 0 V となる。

【 0 0 7 2 】

ここで、実施の形態 1 で説明した具体例のうち図 3 (b) と図 7 (b) を比較すると、実施の形態 2 で最終的に V 相に指令されるモータ電圧値が 144 V から 172 . 8 V に増加していることが分かる。

30

【 0 0 7 3 】

このモータ電圧値の増加は、インダクションモータの出力トルクの向上につながり、所望の交流電源力率や交流電源電流の高調波成分が規制値に対して余裕がある場合、上述の実施例がインダクションモータの限界負荷耐量を上げるのに非常に有効な手段になる。

【 0 0 7 4 】

(実施の形態 3)

本実施形態では、飽和電圧基準値 V_{pn1} の導出において、電圧飽和率を外部からの速度指令に応じて変化させる。

40

【 0 0 7 5 】

図 8 は、実施の形態 2 のインバータ制御装置において飽和電圧演算部 20 で飽和電圧基準値 V_{pn1} を導出する際に、式 (7) の電圧飽和率 K を外部から与えられたインダクションモータ 4 の速度指令 W^* に応じてステップ状に変化させた一例を示したものである。

【 0 0 7 6 】

図 8 のように電圧飽和率 K をステップ状に変化させると、速度指令 W^* が 100 Hz 未満の時、飽和電圧基準値 V_{pn1} は直流電圧検出値 v_{pn} と同値となり実施の形態 1 で説明した制御となる。

【 0 0 7 7 】

また、速度指令 W^* が 100 Hz 以上の時、飽和電圧基準値 V_{pn1} は直流電圧検出値 v_{pn}

50

の 1.2 倍となり実施の形態 2 で説明した制御となる。

【0078】

すなわち、速度指令 W^* が 100 Hz 未満の時は交流電源力率の改善と交流電源電流の高調波成分抑制を確実に維持し、速度指令 W^* が 100 Hz 以上の時はインダクションモータ 4 の出力トルクを十分に確保できることになる。

【0079】

本実施形態によれば、インダクションモータの定常駆動領域では交流電源力率の改善と交流電源電流の高調波成分抑制を実現でき、モータがトルクを必要とする高速駆動領域では限界負荷耐量を上げるといった、フレキシブルな制御が可能となる。

【0080】

なお、図 9 のように電圧飽和率 K を速度指令 W^* に応じてなだらかに連続的に変化させると急峻な出力トルクの変化を防ぎ、より安定した駆動を実現できる。

【0081】

(実施の形態 4)

本発明に係るインバータ運転周波数の設定に関する具体的な方法について以下に説明する。

【0082】

本発明のインダクションモータ駆動用インバータ制御装置では小容量コンデンサを用いているため、図 10 のようにインバータ直流電圧は交流電源周波数 f_s の 2 倍の周波数で大きく脈動する。

【0083】

そのため、インバータ運転周波数 f_1 が交流電源周波数 f_s の偶数倍となる周波数では、インバータ直流電圧が脈動する周波数（交流電源周波数 f_s の 2 倍の周波数）と同期し共振現象が生じてしまう。

【0084】

図 11 はインバータ運転周波数 f_1 が交流電源周波数 f_s の 2 倍となる場合の動作結果を示した図である。インバータ直流電圧が脈動する周波数と同期して共振現象が生じ、モータ電流においては負の直流成分が重畳されていることがわかる。そのため、インダクションモータにはブレーキトルクが発生し、出力トルクの減少やモータ損失が増加するといった悪影響が生じてしまう。

【0085】

なお、図 11 の場合の諸元は、小容量リアクタのインダクタンス値が 0.5 mH、小容量コンデンサの容量が 10 μ F、交流電源が 220 V (50 Hz)、インバータ運転周波数が 100 Hz（ここではモータの極数は 2 極のため、インバータ運転周波数とモータ速度指令値は等しい）、インバータキャリア周波数が 5 kHz である。

【0086】

そこで、本実施形態では、インバータ運転周波数 f_1 の設定において、インバータ運転周波数 f_1 が式 (9) で与えられる周波数（周波数範囲）に定常的に固定されることを回避するように、インバータ運転周波数 f_1 を設定する。

【0087】

【数 9】

$$f_1 = 2nf_s \pm \Delta f \quad (9)$$

【0088】

ここで、 n は整数、 f は予め設定された周波数幅であり、周波数幅 f に関しては基本的には上述の共振現象の影響が少なくなるように設定しておく。

【0089】

また、インバータ運転周波数 f_1 が式 (9) で求められる共振周波数を越える場合には、加速あるいは減速といった過渡状態で一気にインバータ運転周波数 f_1 を変更させ、共

10

20

30

40

50

振周波数に固定されることを回避する。

【 0 0 9 0 】

なお、周波数幅 f は必ずしも設定する必要はなく、運転状況（軽負荷時など）によっては設定しなくとも良い（この場合は $f = 0$ とすれば良い）。

【 0 0 9 1 】

以上のようにインバータ周波数と交流電源周波数との共振現象を回避することでインダクションモータの不安定動作を防止し、安定した駆動を実現することが可能となる。

【 0 0 9 2 】

（実施の形態 5）

本発明に係るインバータ制御装置において用いられる小容量コンデンサ 12 および小容量リアクタ 11 の仕様決定に関する具体的な方法について以下に説明する。 10

【 0 0 9 3 】

本発明のインバータ制御装置では、交流電源電流の高調波成分を抑制して I E C 規格をクリアするために、小容量コンデンサと小容量リアクタとにより定まる共振周波数 f_{LC} （LC 共振周波数）が交流電源周波数 f_s の 40 倍よりも大きくなるように、小容量コンデンサ 12 と小容量リアクタ 11 の組み合わせを決定する。

【 0 0 9 4 】

ここで、小容量コンデンサ 12 の容量を $C [F]$ 、小容量リアクタ 11 のインダクタンス値を $L [H]$ とすると、LC 共振周波数 f_{LC} は式（10）のように表される。

【 0 0 9 5 】

【数 10】

$$f_{LC} = \frac{1}{2\pi\sqrt{LC}} \quad \dots\dots\dots (10)$$

【 0 0 9 6 】

即ち、 $f_{LC} > 40 f_s$ を満たすように小容量コンデンサ 12 と小容量リアクタ 11 の組み合わせを決定する。これは、I E C 規格では交流電源電流の高調波成分において第 40 次高調波まで規定されているからである。

【 0 0 9 7 】

以上の方法で小容量コンデンサ 12 および小容量リアクタ 11 の組み合わせを決定することで、交流電源電流の高調波成分を抑制して、I E C 規格をクリアすることが可能となる。 30

【 0 0 9 8 】

次に、小容量コンデンサ 12 の容量の決定について以下に説明する。

【 0 0 9 9 】

インバータ 3 が停止した際には、小容量コンデンサ 12 がインダクションモータ 4 の回生エネルギー（停止直前までインダクションモータのインダクタンス成分に蓄えられていた磁気エネルギー）を吸収してインバータ 3 の直流電圧値が上昇する。このため、そのときの直流電圧の最大値が、インバータ 3 の周辺回路の構成素子の耐圧よりも小さくなるように小容量コンデンサ 12 の容量を決定する。これにより、周辺回路の破壊を防止することが可能となる。 40

【 0 1 0 0 】

なお、小容量リアクタ 11 のインダクタンス値は、小容量コンデンサ 12 の値が決まれば、上述の方法で自動的に決定することができる。

【 0 1 0 1 】

（実施の形態 6）

本発明に係るインバータ 3 のキャリア周波数の設定に関する具体的な方法について以下に説明する。

【 0 1 0 2 】

本発明のインバータ制御装置では、小容量コンデンサ 12 に蓄えられる電気エネルギーが 50

小さい。電気エネルギーが不足するような場合でもインダクションモータ 4 の駆動を維持するためには、小容量リアクタ 11 の磁気エネルギーを併用するしかなく、このため、リアクタ電流波形（ダイオードブリッジを通った後の電流で、概ね交流電源電流の絶対値をとった電流と等しい）はインバータ 3 のキャリア周波数（チョッピング）の影響を大きく受けてしまう。

【0103】

そのため、本発明のインバータ制御装置では、予め設定された交流電源力率値を満足するようにインバータ 3 のキャリア周波数を設定する。

【0104】

ここで、種々の条件下で本発明のインバータ制御装置を動作させた場合の結果を図 12 ~ 図 14 に示す。図 12 はキャリア周波数が 3.3 kHz の場合、図 13 は 5 kHz の場合、図 14 は 7.5 kHz の場合の動作結果である。リアクタ電流波形を比較すれば、リアクタ電流（もしくは交流電源電流）はキャリア周波数による依存性が大きいことがわかる。

【0105】

また、それぞれの交流電源力率値をデジタルパワーメータにて測定したところ、図 12 のキャリア周波数が 3.3 kHz の時には 0.878、図 13 の 5 kHz の時には 0.956、図 14 の 7.5 kHz の時には 0.962 となった。

【0106】

なお、このときの諸元は、小容量リアクタ 11 のインダクタンス値が 0.5 mH、小容量コンデンサ 12 の容量が 10 μ F、交流電源 1 が 220 V（50 Hz）、インバータ運転周波数が 57 Hz（ここではモータ 4 の極数は 2 極のため、インバータ運転周波数とモータ速度指令値は等しい）、交流電源 1 における入力電力が 900 W である。

【0107】

ここで、例えば予め設定した交流電源力率値が 0.9 である場合には、キャリア周波数を 3.3 kHz ~ 5 kHz の間に設定すれば良いことになり、最終的には予め設定した交流電源力率値（この場合は 0.9）を満足しつつ、最もキャリア周波数が低くなるように決定する。

【0108】

以上により、予め設定された交流電源力率値を満足することが可能となり、必要最小限のキャリア周波数を設定することにより、インバータ損失を必要最小限に抑制することが可能となる。

【0109】

（実施の形態 7）

図 15 に、上記のインバータ制御装置を利用した空気調和機の構成例を示す。同図に示すように、空気調和機は、上記のインバータ制御装置 100 を用いており、さらに、電動圧縮機 82 に加えて、室内ユニット 92、室外ユニット 95 及び四方弁 91 からなる冷凍サイクルを備えている。室内ユニット 92 は室内送風機 93 と室内熱交換器 94 とから構成され、また室外ユニット 95 は室外熱交換器 96、室外送風機 97 及び膨張弁 98 より構成される。

【0110】

電動圧縮機 82 はインダクションモータ 4 により駆動され、インダクションモータ 4 はインバータ制御装置 100 により駆動される。冷凍サイクル中は熱媒体である冷媒が循環する。冷媒は電動圧縮機 82 により圧縮され、室外熱交換器 96 にて室外送風機 97 からの送風により室外の空気と熱交換され、また室内熱交換器 94 にて室内送風機 93 からの送風により室内の空気と熱交換される。

【0111】

なお、前述の実施の形態ではインダクションモータについて説明を行なったが、本発明はその他のモータについても適用可能なものであることは言うまでもない。

【産業上の利用可能性】

10

20

30

40

50

【 0 1 1 2 】

本発明は、小型・軽量・低コストのモータ駆動用インバータ制御装置を提供し、空気調和機等に使用されるモータの制御装置として有用である。

【 図面の簡単な説明 】

【 0 1 1 3 】

【 図 1 】 本発明の第 1 の実施形態を示すインダクションモータ駆動用インバータ制御装置のシステム構成図

【 図 2 】 本発明の第 1 の実施形態における P N 電圧補正係数の特性図

【 図 3 】 本発明の第 1 の実施形態におけるモータ電圧指令補正值の結果を示す図

【 図 4 】 本発明の第 1 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 1 の動作結果を示す図 10

【 図 5 】 本発明の第 1 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 2 の動作結果を示す図

【 図 6 】 本発明の第 2 の実施形態を示すインダクションモータ駆動用インバータ制御装置のシステム構成図

【 図 7 】 本発明の第 2 の実施形態におけるモータ電圧指令補正值の結果を示す図

【 図 8 】 本発明の第 3 の実施形態における電圧飽和率の第 1 の特性図

【 図 9 】 本発明の第 3 の実施形態における電圧飽和率の第 2 の特性を示す図

【 図 1 0 】 本発明の第 4 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 1 の動作結果を示す図 20

【 図 1 1 】 本発明の第 4 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 2 の動作結果を示す図

【 図 1 2 】 本発明の第 6 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 1 の動作結果を示す図

【 図 1 3 】 本発明の第 6 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 2 の動作結果を示す図

【 図 1 4 】 本発明の第 6 の実施形態におけるインダクションモータ駆動用インバータ制御装置の第 3 の動作結果を示す図

【 図 1 5 】 本発明の空気調和機の一実施形態を示す構成のブロック図。

【 図 1 6 】 一般的なインダクションモータ駆動用インバータ制御装置のシステム構成図 30

【 図 1 7 】 一般的な V / F 制御パターンの一例を示す図

【 図 1 8 】 図 1 6 のインダクションモータ駆動用インバータ装置における交流電源電流の高調波成分と交流電源周波数に対する次数との関係を示した線図

【 図 1 9 】 従来の直流電源装置図

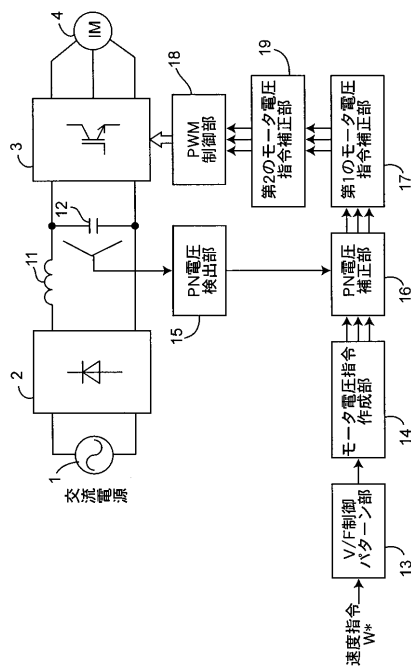
【 符号の説明 】

【 0 1 1 4 】

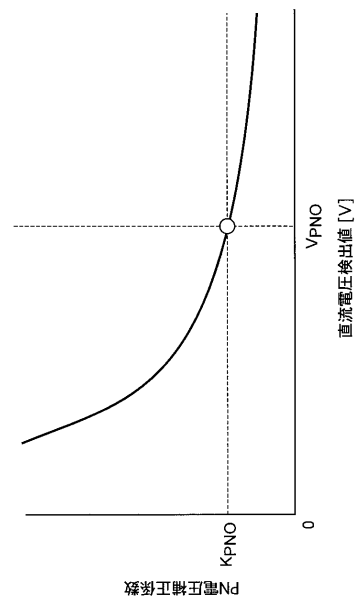
- | | | |
|-----|-----------------|----|
| 1 | 交流電源 | |
| 2 | 整流回路 | |
| 3 | インバータ | |
| 4 | インダクションモータ | 40 |
| 1 1 | 小容量リアクタ | |
| 1 2 | 小容量コンデンサ | |
| 1 3 | V / F 制御パターン | |
| 1 4 | モータ電圧指令作成部 | |
| 1 5 | P N 電圧検出部 | |
| 1 6 | P N 電圧補正部 | |
| 1 7 | 第 1 のモータ電圧指令補正部 | |
| 1 8 | P W M 制御部 | |
| 1 9 | 第 2 のモータ電圧指令補正部 | |
| 2 0 | 飽和電圧演算部 | 50 |

2 1 モータ電圧指令最大値規制部

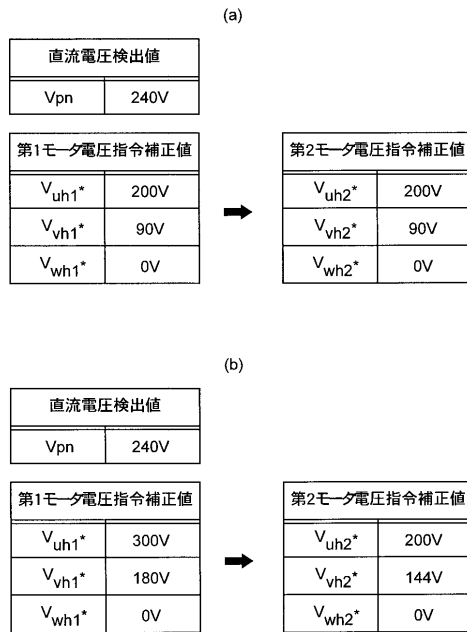
【図 1】



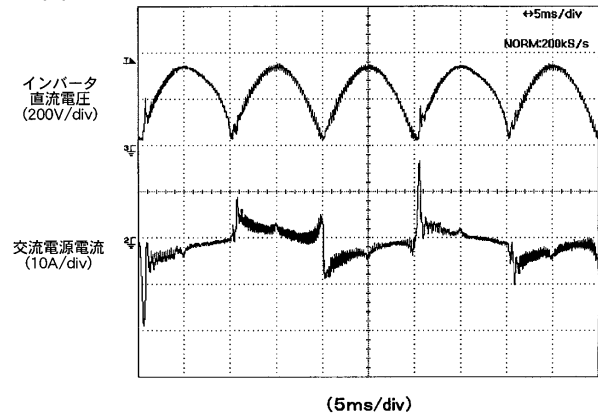
【図 2】



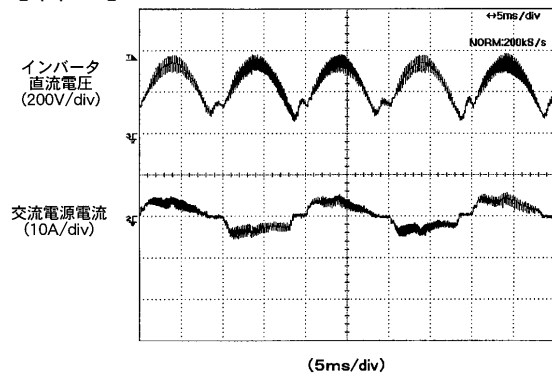
【図 3】



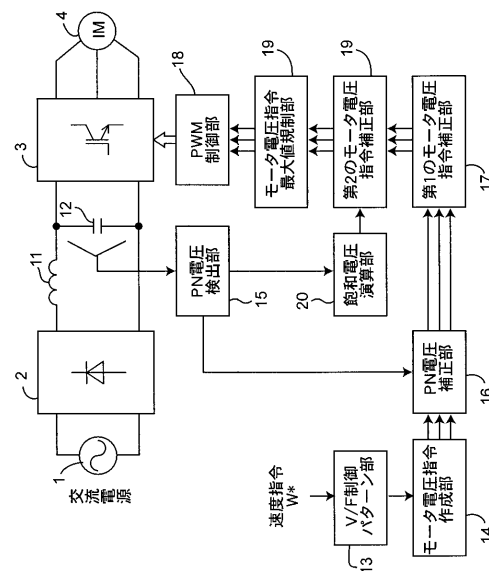
【図 4】



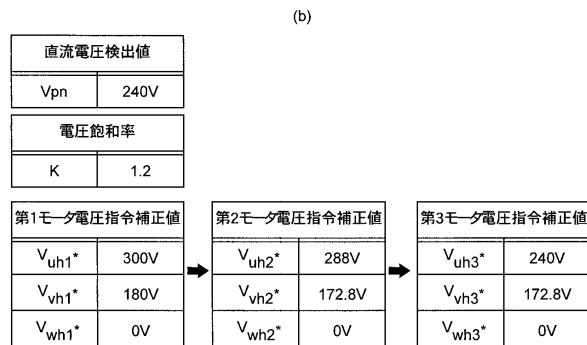
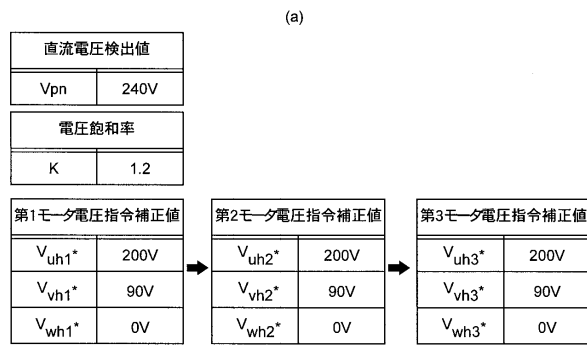
【図 5】



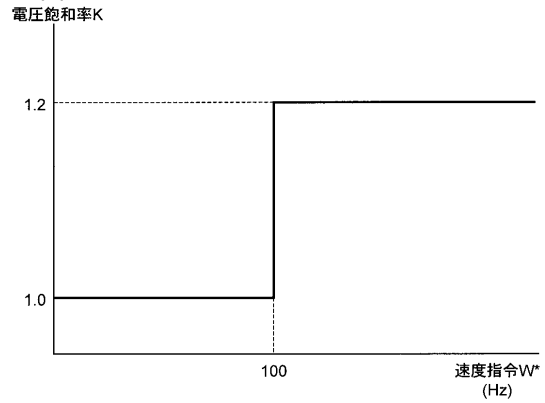
【図 6】



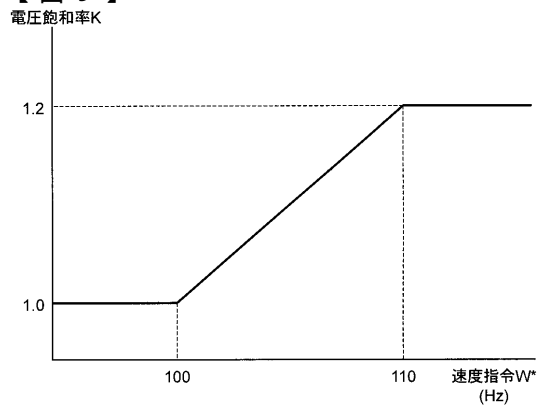
【図 7】



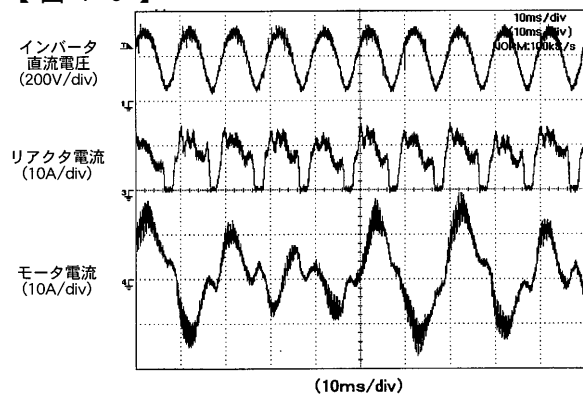
【図 8】



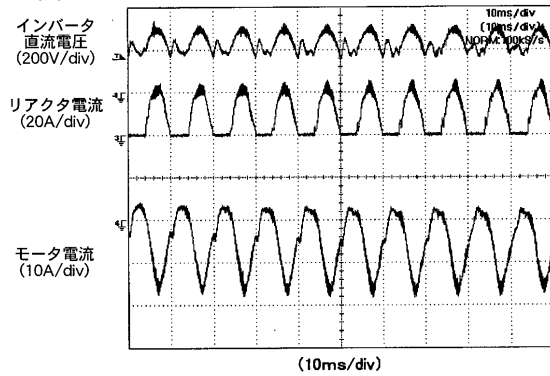
【図 9】



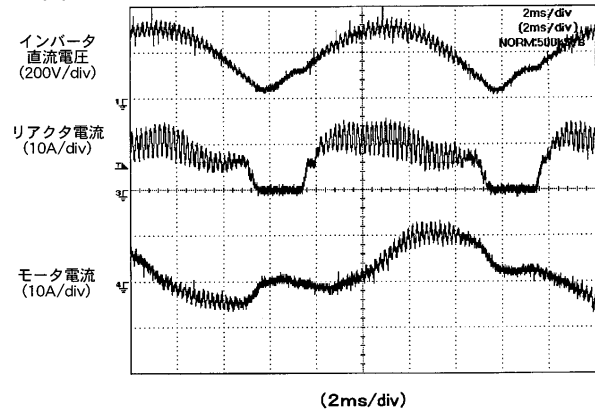
【図 10】



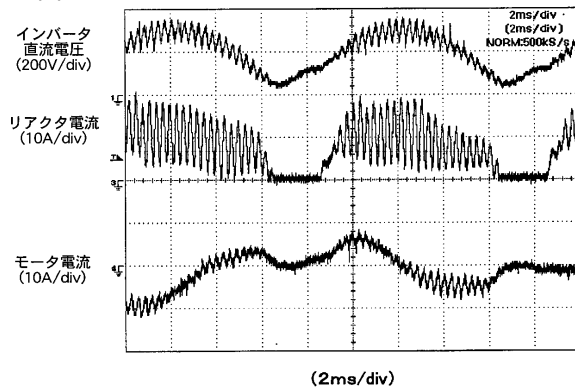
【図 1 1】



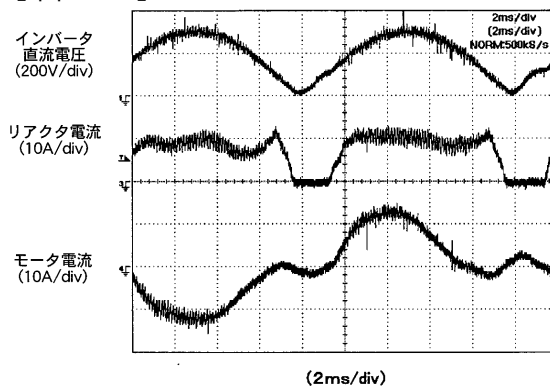
【図 1 3】



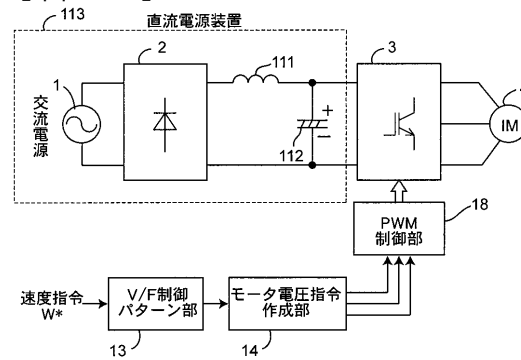
【図 1 2】



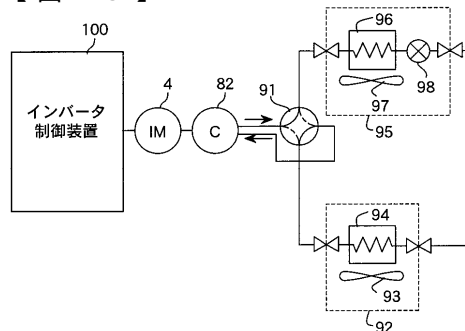
【図 1 4】



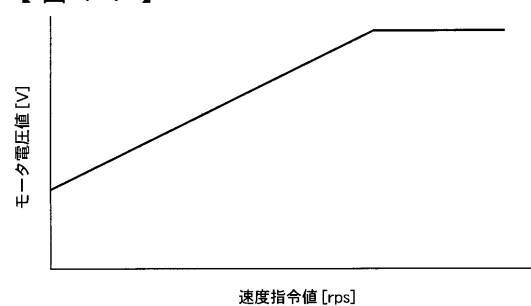
【図 1 6】



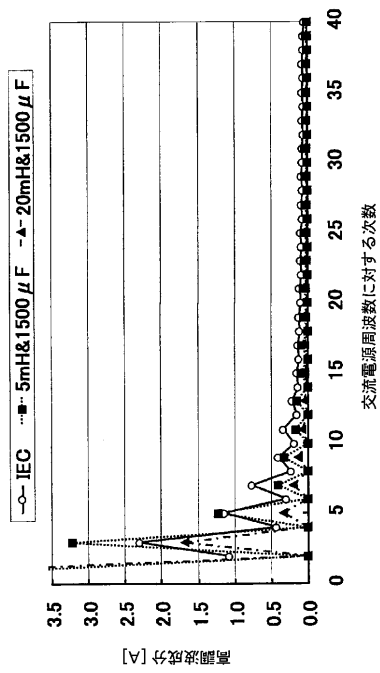
【図 1 5】



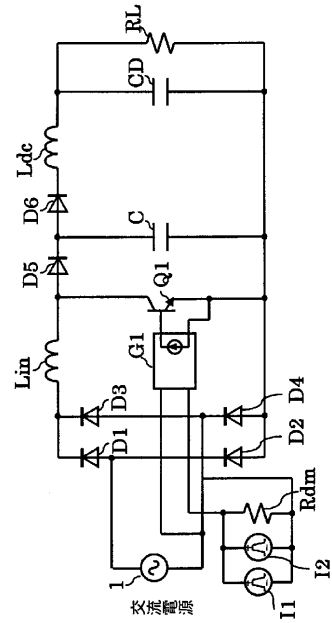
【図 1 7】



【図 18】



【図 19】



フロントページの続き

(51) Int.Cl. F I
F 2 5 B 1/00 3 7 1 N

(72)発明者 河地 光夫
大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内
(72)発明者 杉本 智弘
大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内
(72)発明者 中田 秀樹
大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内
(72)発明者 植田 光男
大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

審査官 天坂 康種

(56)参考文献 特開 2 0 0 1 - 0 9 5 2 9 4 (J P , A)
特開 2 0 0 0 - 0 6 0 1 9 6 (J P , A)
特開 2 0 0 3 - 0 8 8 1 5 7 (J P , A)
特開 2 0 0 3 - 0 8 8 1 9 7 (J P , A)
特開平 1 1 - 0 4 1 9 9 6 (J P , A)
特開平 0 2 - 1 6 8 8 9 6 (J P , A)

(58)調査した分野(Int.Cl. , DB名)
H 0 2 P 2 1 / 0 0 - 2 7 / 1 8