

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges
Eigentum

Internationales Büro

(43) Internationales
Veröffentlichungsdatum
11. September 2015 (11.09.2015)



(10) Internationale Veröffentlichungsnummer
WO 2015/132017 A1

(51) Internationale Patentklassifikation:
G07C 5/00 (2006.01)

(21) Internationales Aktenzeichen: PCT/EP2015/051485

(22) Internationales Anmeldedatum:
26. Januar 2015 (26.01.2015)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
10 2014 204 128.7 6. März 2014 (06.03.2014) DE

(71) Anmelder: **ROBERT BOSCH GMBH** [DE/DE];
Postfach 30 02 20, 70442 Stuttgart (DE).

(72) Erfinder: **REICHARDT, Herbert**; Hauptstr. 8/1, 73773
Aichwald (DE). **GERN, Christian**; Sophienstr 18, 73249
Wernau (DE). **DOEHREN, Stefan**; Fellbacher Str. 4/8,
73630 Remshalden-Grünbach (DE). **HOKENMAIER,
Fabian**; In Den Obstgaerten 38, 73116 Waeschenbeuren
(DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW,

BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK,
DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM,
GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP,
KR, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME,
MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ,
OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA,
SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM,
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM,
ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,
GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST,
SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG,
KZ, RU, TJ, TM), europäisches (AL, AT, BE, BG, CH,
CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE,
IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO,
RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM,
GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

- mit internationalem Recherchenbericht (Artikel 21 Absatz 3)
- mit geänderten Ansprüchen gemäss Artikel 19 Absatz 1

(54) Title: ELECTRONIC UNIT FOR A VEHICLE COMMUNICATION INTERFACE

(54) Bezeichnung : ELEKTRONISCHE EINHEIT FÜR EINE FAHRZEUGKOMMUNIKATIONSSCHNITTSTELLE

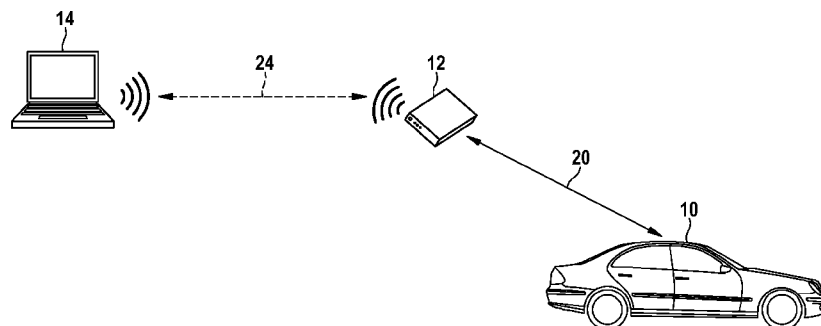


Fig. 1

(57) Abstract: An electronic unit for a vehicle communication interface (12) as well as a vehicle communication interface (12) of said type are disclosed. The electronic unit comprises a switching matrix that includes at least one low-leakage-current switch which is designed to simultaneously disconnect both communication devices.

(57) Zusammenfassung: Es werden eine elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle (12) und eine solche Fahrzeugkommunikationsschnittstelle (12) vorgestellt. Die elektronische Einheit umfasst eine Schaltmatrix mit mindestens einem leckstromarmen Schalter, der dazu ausgelegt ist, beide Kommunikationseinrichtungen gleichzeitig zu unterbrechen.



WO 2015/132017 A1

5 Beschreibung

Titel

Elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle

10 Die Erfindung betrifft eine elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle und eine solche Fahrzeugkommunikationsschnittstelle.

Stand der Technik

15 Eine Fahrzeugkommunikationsschnittstelle, die auch als VCI (Vehicle Communication Interface) bezeichnet wird, wird im Rahmen der Fahrzeugdiagnose eingesetzt. Darunter sind eine Reihe von technischen Verfahren und Anwendungen zu verstehen, die bspw. bei der Fehleranalyse bei Defekten, bei der Qualitätssicherung und bei der Fahrzeugentwicklung verwendet werden. Zum Datenaustausch mit dem Fahrzeug bzw. mit Komponenten im Fahrzeug werden Fahrzeugdiagnoseschnittstellen verwendet, die speziell für die Fahrzeugdiagnose ausgelegt sind. Diese Fahrzeugdiagnoseschnittstellen können unterschiedlich beschaffen sein. Es ist daher eine einheitliche Kommunikationsschnittstelle erforderlich, mit der die unterschiedlichen Fahrzeugdiagnoseschnittstellen angesteuert werden können.

20

25

Hierzu werden seit einigen Jahren als VCIs bezeichnete Fahrzeugkommunikationsschnittstellen verwendet, die als Schnittstelle zwischen mindestens einer Fahrzeugdiagnoseschnittstelle und einer Recheneinheit, bspw. einem PC (PC: Personal Computer), zum Einsatz kommen. Die Fahrzeugdiagnoseschnittstelle im Fahrzeug ist wiederum mit den im Fahrzeug verbauten Steuergeräten verbunden. Hierbei kommen unterschiedliche Schnittstellen, wie bspw. High Speed CAN, Fault Tolerant CAN, Single Wire CAN, J1850 oder OEM-spezifische Schnittstellen zum Einsatz. CAN (CAN: Controller Area Network) ist ein serielles Bussystem. Als OEM (OEM: Original Equipment Manufacturer) wird ein Erstaus-

30

35

rüster benannt. Die Anschluss- bzw. Pin-Belegung der Fahrzeugdiagnoseschnittstelle ist dabei definiert.

5 Damit ist auch die Pin-Belegung am OBD-Stecker (OBD: On-board-Diagnose) im Fahrzeug definiert. Dennoch lässt die Schnittstellendefinition Optionen offen, die zu OEM-spezifischen Belegungen führen. Außerdem ist zu beachten, dass ältere Fahrzeuge ggf. über keinen OBD-Stecker, sondern über kundenspezifische Diagnosesteckverbinder verfügen.

10 Das VCI enthält unterschiedliche Sendeempfänger bzw. Transceiver und Controller, um die voranstehend genannten Protokolle zu unterstützen. Desweiteren können die unterschiedlichen Pins der Transceiver über eine sogenannte Schalt- bzw. Switch-Matrix auf viele Pins des OBD-Steckers geschaltet werden. Über spezifische Adapterkabel lässt sich das VCI auch mit anderen OEM-spezifischen
15 Diagnoseschnittstellen verbinden.

Es sind VCIs bekannt, die über einen Analog-Digital-Wandler bzw. ADC (ADC: Analog-to-Digital-Converter) verfügen, der u. a. die messtechnische Auswertung von Transceiver-Signalen ermöglicht. Damit können zusätzliche Diagnosefunktionen realisiert werden, bspw. eine Pegelüberprüfung von Signalen auf die kor-
20 rekten High- und Low-Pegel. Ein High-Pegel ist in positiver Logik eine logische 1, ein Low-Pegel eine logische 0. Auf diese Weise ist eine weitreichendere bzw. tiefere Diagnose als mit der einfachen digitalen Auswertung der Transceiver-Signale möglich. Eine Früherkennung von hochohmigen Abschlusswiderständen oder Leitungen vor dem Totalausfall wird dadurch ebenso möglich.
25

Die Druckschrift US 2008/0004762 A1 beschreibt eine anwendungsspezifische integrierte Schaltung, die mit einem Fahrzeugdiagnosewerkzeug versehen ist. Die Schaltung umfasst ein Leistungsversorgungsmodul, eine Tastaturschnittstelle, einen Oszillator, einen Mikrocontroller, einen Datenverbindungscontroller, eine
30 Fahrzeugschnittstelle, einen Anzeigecontroller und eine Speicherschnittstelle.

Aus der Druckschrift CN 102591326 A ist ein Schnittstellenbaustein für die Fahrzeugdiagnose bekannt. Dieser Baustein umfasst eine Schalt-Matrix, ein Bus-
35 Transceiver-Modul, ein Auswahlmodul für serielle Dateneingabekanäle und ein internes Leistungsversorgungs-Schaltkreismodul.

Die Schnittstelle zwischen dem PC und dem VCI kann drahtgebunden ausgeführt sein, bspw. mit einer USB-Schnittstelle (USB: Universal Serial Bus), einer seriellen Schnittstelle, oder drahtlos, bspw. BT (BT: Bluetooth), WLAN (WLAN: Wireless Local Area Network), ZigBee, ein Industriestandard für Funknetze, oder mit anderen Funkstandards, ausgeführt sein. Die auf dem angeschlossenen PC installierte Anwendungs- bzw. Applikations-Software kann das VCI konfigurieren und ruft über das VCI z. B. Diagnoseinformationen aus den Steuergeräten im Fahrzeug ab.

Die heutigen VCIs verfügen dabei über eine diskret aufgebaute Schalt-Matrix sowie zum Teil diskret realisierte Transceiver. Grundsätzlich verfügen VCIs über weitere dargestellte Funktionsgruppen.

Offenbarung der Erfindung

Vor diesem Hintergrund werden eine elektronische Einheit mit den Merkmalen des Anspruchs 1 und eine Fahrzeugkommunikationsschnittstelle, ein VCI, gemäß Anspruch 12 vorgestellt. Ausführungen ergeben sich aus den abhängigen Ansprüchen.

Die vorgestellte elektronische Einheit dient für eine Fahrzeugkommunikationsschnittstelle, welche für eine bidirektionale Kommunikation ausgelegt ist. Die elektronische Einheit umfasst eine Schalt-Matrix mit mindestens einem Schalter, der mit einem ersten Pin und einem zweiten Pin verbunden ist, wobei in einer ersten Kommunikationsrichtung der erste Pin sendet und der zweite Pin empfängt und in einer zweiten Kommunikationsrichtung der erste Pin empfängt und der zweite Pin sendet, wobei der mindestens eine Schalter dazu ausgelegt ist, beide Kommunikationsrichtungen gleichzeitig zu unterbrechen bzw. abzuschalten. Dabei ist die elektronische Einheit als integrierter Baustein ausgebildet. Wenigstens einer von dem mindestens einen Schalter kann als leckstromarmer Schalter ausgebildet sein. In einer Ausführung sind mehrere Schalter vorgesehen, die alle als leckstromarme Schalter ausgebildet sind. Weiterhin kann die elektronische Einheit ein Element zum Schalten des mindestens einen Schalters umfassen.

Ist nur ein Schalter vorgesehen, so ist die Schaltmatrix als 1x1-Matrix ausgebildet. Sind bspw. vier Schalter vorgesehen, so ist die Schaltmatrix als 2x2- oder auch als 4x1-Schaltmatrix ausgebildet. Es sind unterschiedliche Anzahlen von Schaltern und verschiedene Schaltmatrizen denkbar.

In einer Ausgestaltung ist die elektronische Einheit als anwendungsspezifische integrierte Schaltung bzw. als ASIC (ASIC: Application-Specific Integrated Circuit) ausgebildet sein. Die Verwendung eines ASICs ermöglicht eine auf die Anwendung ausgerichtete Struktur der elektronischen Einheit.

Wenigstens einer von dem mindestens einen Schalter der Schalt-Matrix ist bspw. als Back-to-Back-Schalterstruktur ausgebildet. Sind mehrere Schalter vorgesehen, so kann wenigstens einer der Schalter als Back-to-Back-Schalterstruktur ausgebildet sein. In Ausgestaltung sind alle Schalter mit einer Back-to-Back-Schalterstruktur ausgebildet. Es wird hierzu auf Figur 4 verwiesen. Zu berücksichtigen ist, dass wenigstens einer von dem mindestens einen Schalter als leckstromarmer Schalter ausgebildet ist. Sind mehrere Schalter vorgesehen, so kann jeder Schalter als leckstromarmer Schalter ausgebildet sein.

Weiterhin kann eine Transceiver-Anordnung bzw. ein Transceiver-Array vorgesehen sein, das als Pegelwandler dient.

In einer weiteren Ausgestaltung ist eine zusätzliche Recheneinheit vorgesehen ist, die als Master in der elektronischen Einheit dient. Die Master-Funktion weist auf eine hierarchische Struktur innerhalb der elektronischen Einheit hin. Der Master kontrolliert die anderen Komponenten, die auch als Slaves bezeichnet werden. Anstelle der Recheneinheit kann auch ein programmierbarer integrierter Schaltkreis bzw. ein FPGA (FPGA: Field Programmable Gate Array) verwendet werden.

Es kann weiterhin zusätzlich eine weitere Kommunikationsschnittstelle vorgesehen sein, die u. a. zur Konfiguration der elektronischen Einheit dient.

Weiterhin kann zusätzlich ein Modul mit ADC vorgesehen sein, wobei der ADC mit einem Multiplexer zusammenwirkt, um unterschiedliche Fahrzeugbusse ansprechen zu können.

Es kann auch zusätzlich ein Modul mit ADC-Multiplexer vorgesehen sein, um die elektronische Einheit an unterschiedliche Fahrzeugbusse anzupassen. Bei dem Modul mit ADC-Multiplexer führt der Multiplexer mehrere Signale auf einen ADC-Eingang.

In einer weiteren Ausführungsform ist zusätzlich ein Überwachungsmodul vorgesehen, das zur Kontrolle des Masters dient.

Es kann außerdem zusätzlich eine Spannungsüberwachung vorgesehen sein, die zur Überwachung von externen Spannungen dient.

Es wird weiterhin eine Fahrzeugkommunikationsschnittstelle zum Anschließen an eine Fahrzeugdiagnoseschnittstelle vorgestellt, über die eine Fahrzeugdiagnose durchgeführt werden kann. Diese umfasst eine elektronische Einheit der vorstehend beschriebenen Art.

Die vorgestellte elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle kann in einer Ausgestaltung somit folgende Blöcke bzw. Module umfassen:

- Schalt-Matrix mit Schalter, die in Ausgestaltung sehr geringe Leckströme aufweisen und für eine hohe Impedanz gestaltet sind und an eine präzise analoge Messeinrichtung angebunden sind, der Schalt-Matrixbetrieb ist für einen großen negativen und positiven Eingangsspannungsbereich ausgelegt, d. h. es ist die Möglichkeit gegeben, Kommunikationssignale auf verschiedene DLC-Pins (DLC: Data Link Connector) schalten zu können; damit können verschiedene herstellerspezifische Kommunikationsarten unterstützt werden,

- Transceiver-Anordnung, diese dient als Schnittstelle bzw. Interface, die bzw. das Controllersignale in protokollspezifische Signale wandelt und somit einen Pegelwandler darstellt,

- Kommunikationsschnittstelle mit Steuer- und Statusregister, diese dient zur Konfiguration der elektronischen Einheit, bspw. eines ASICs wie auch zur Diagnose, insbesondere zur Fehlerdiagnose, und zur Fehlerbehandlung,

- ADC mit Multiplexer, der ADC wird verwendet, um Diagnosen auf verschiedenen Fahrzeugbussen durchzuführen, damit kann jeder Pin bedient werden,

- Analog-Multiplexer, dieser ist vor dem ADC angeordnet, damit der ADC auf jeden DLC-Pin über den Multiplexer schalten kann, um Signal herunterzuteilen, den Spannungseingangsbereich bzw. Messbereich zu variieren, der ADC-Multiplexer ist deaktivierbar, um hochgenaue Spannungsmessungen zu ermöglichen,

- autonome Steuereinheit mit Zustandsmaschinen für ADC Messdatenverarbeitung zum Ausschalten bzw. Entlasten eines externen Sternverteilers bzw. MCU (MCU: Multipoint Control Unit), diese ist dazu ausgelegt, zyklisch, zeitsynchron oder auch winkelsynchron Spannungssignale auf DLC-Pins zu erfassen, weiterhin diese Steuereinheit eine Abtastung bzw. ein Sampling der ADC-Messwerte automatisch durch, es ist kein zusätzlicher Aufwand durch den Einsatz von Software erforderlich um dies zu triggern,

- DLC-Kommunikations-Puffer bzw. -Buffer, dieser dient der Zwischenspeicherung von Daten, insbesondere von ADC-Daten oder Kommunikationsdaten,

- Spannungsüberwachung von externen Spannungen, diese wird dazu eingesetzt, bei Spannungsunterschreitung den ASIC in den Grundzustand bzw. den default-Zustand zurückzusetzen, dabei werden die Schalter auf dem SPI-Register zurückgesetzt,

- Rücksetz-Verarbeitung mit einem sogenannten Rücksetz- bzw. Reset-Modul, mit diesem wird eine Systemspannung des VCI überwacht, bei Unterschreitung wird ein RESET generiert, dies kann auf FPGA geführt werden, das den VCI wiederum zurücksetzt,

- Überwachungseinheit, diese ermöglicht es, durch ein zyklisches Frage-Antwort Spiel die Funktion des Masters, eines Rechner oder FPGA, im Gesamtsystem zu verifizieren, es besteht eine Verbindung zur Rücksetzverarbeitung, diese wird bei Überschreiten eines Fehlerzählers getriggert.

Die vorgestellte Hardware stellt eine rückwärtskompatible Lösung für bereits verfügbare diskrete Realisierung der voranstehend genannten Hardware-Module dar.

Die vorgestellte elektronische Einheit im VCI, die bspw. in einem ASIC implementiert ist, kann vielfältig verwendet werden. Neben der analogen Spannungsmessung, die eine umfangreiche Diagnose des Bussystems ermöglicht, eröffnet die elektronische Einheit bzw. das VCI-ASIC folgende Potentiale bzw. Möglichkeiten und umfasst folgende Funktionalitäten:

1. Darstellung einer kostengünstigen Hardware-Lösung für VCIs durch Reduzierung des Leiterplattenflächenbedarfs.

2. Das VCI-ASIC unterstützt eine parallele Kommunikation. Das bedeutet, dass viele unterschiedliche Fahrzeugschnittstellen parallel über den OBD-Stecker bedient werden können. Diese Funktionalität unterstützt schnellere Fahrzeugdiagnosezeiten sowie Programmierzeiten.

3. Eine weitere hervorzuhebende Funktionalität ist die Integration einer Messtechnikfunktionalität in dem System-ASIC. Mit dieser Messtechnik kann eine analoge Messung von externen Signalen, z. B. CAN-Signalen, erfolgen.

4. Ein weiteres Merkmal des VCI-ASICs besteht darin, dass digitale Sensoren und Aktoren über das Messtechnikmodul diagnostiziert werden können.

5. Ein weiteres Merkmal ist die verfügbare Abdeckung des ASICs, um über die OBD-spezifizierten Diagnosemöglichkeiten hinaus alle bisher bekannten Diagnosemöglichkeiten aller Fahrzeuge aller Hersteller abzudecken.

6. Die bisher bekannten ASIC-Lösungen verarbeiten nur negative Eingangssignale bis -2 V, das vorgestellte VCI-ASIC verarbeitet negative Spannungen bis zur vollen CAN-Konformität. CAN-Konformität bedeutet dabei die Einhaltung einer Norm, die zwei Schichten, nämlich die physikalische Schicht bzw. physical layer und die Protokollschicht bzw. protocol layer, des OSI-Schichtenmodells der verwendeten Netzwerkprotokolle beschreibt. Das OSI-Schichtenmodell (OSI: Open Systems Interconnection Model) ist ein Referenz-

modell für Netzwerkprotokolle als Schichtenarchitektur. Das OSI-Schichtenmodell ermöglicht eine Kommunikation über unterschiedliche technische Systeme hinweg. Hierzu definiert das Modell sieben aufeinanderfolgende Schichten, denen jeweils eng begrenzte Aufgaben zugeordnet sind.

Weitere Vorteile und Ausgestaltungen der Erfindung ergeben sich aus der Beschreibung und den beiliegenden Zeichnungen.

Es versteht sich, dass die voranstehend genannten und die nachstehend noch zu erläuternden Merkmale nicht nur in der jeweils angegebenen Kombination, sondern auch in anderen Kombinationen oder in Alleinstellung verwendbar sind, ohne den Rahmen der vorliegenden Erfindung zu verlassen.

Kurze Beschreibung der Zeichnungen

Figur 1 zeigt in Übersichtsdarstellung ein Systemblockschaltbild.

Figur 2 zeigt eine Ausführungsform der vorgestellten Fahrzeugkommunikationsschnittstelle.

Figur 3 zeigt eine Ausführungsform eines VCI-ASIC, der als elektronische Einheit dient.

Figur 4 zeigt eine Back-to-Back Schalterstruktur.

Figur 5 zeigt in einem Blockschaltbild einen ADC und einen ADC-Multiplexer.

Figur 6 zeigt in einem Blockschaltbild einen DLC-SPI-Buffer (DLC: data link control; SPI: Serial Peripheral Interface)

Figur 7 zeigt mögliche Konfigurationen der Fahrzeugkommunikationsschnittstelle.

Ausführungsformen der Erfindung

Die Erfindung ist anhand von Ausführungsformen in den Zeichnungen schematisch dargestellt und wird nachfolgend unter Bezugnahme auf die Zeichnungen ausführlich beschrieben.

Figur 1 zeigt ein typisches Systemblockschaltbild zur Verdeutlichung der Durchführung einer Fahrzeugdiagnose. Die Darstellung zeigt ein Fahrzeug 10, eine Fahrzeugkommunikationsschnittstelle 12, die hierin auch als VCI bezeichnet wird, sowie eine externe Recheneinheit 14, typischerweise einen PC.

Mit dem VCI 12 können im Rahmen einer On-board-Diagnose 20 Daten mit dem Fahrzeug 10 ausgetauscht werden, wobei unterschiedliche Fahrzeugdiagnoseschnittstellen verwendet werden. Daten werden aus dem Fahrzeug 10 ausgelesen. Das VCI 12 sendet diese Daten weiter an die Recheneinheit 14, in der diese ausgewertet werden. Zum Übertragen der Daten zwischen VCI 12 und Recheneinheit 14 kommt typischerweise eine Schnittstelle 24, bspw. USB oder WiFi, zum Einsatz. Die Recheneinheit 14 kann aber auch im Gesamtsystem, bspw. als eingebettetes bzw. embedded Gerät, integriert sein.

Figur 2 zeigt den Aufbau und die Funktion der vorgestellten Fahrzeugkommunikationsschnittstelle mit einem integrierten ASIC, der als elektronische Einheit der beschriebenen Art dient.

Die Darstellung zeigt in einem stark vereinfachten Blockschaltbild eine Fahrzeugkommunikationsschnittstelle 30, die nachstehend auch als VCI bezeichnet wird. In dieser Fahrzeugkommunikationsschnittstelle 30 ist eine elektronische Einheit 32 vorgesehen, die typischerweise als ASIC ausgebildet ist. Weiterhin ist in der Fahrzeugkommunikationsschnittstelle 30 eine Leistungsversorgungseinheit 34 vorgesehen, die mit einer externen Batterie 36, die bspw. 12 V Versorgungsspannung liefert, verbunden ist und unterschiedliche Versorgungsspannungen, bspw. 5 V, 10 V und 3,3 V, bereitstellt. Weiterhin sind ein Schnittstellen-Controller 38 und/oder ein Mikrocontroller 40, der in einem FPGA implementiert sein kann, vorgesehen. Der Mikrocontroller 40 und der Schnittstellen-Controller 38 können auch als sogenannte Stand-Alone Devices vorhanden sein. Mögliche Konfigurationen sind in Figur 7 gezeigt.

In der elektronischen Einheit sind ein Transceiver-Array 44, eine Schalt-Matrix 46 und eine Kommunikationsschnittstelle 48 mit Steuer- und Status-Register vorgesehen. Das Transceiver-Array 44 und die Kommunikationsschnittstelle 48 bzw. die Schalt-Matrix 46 und die Kommunikationsschnittstelle 48 können in einer separaten elektronischen Einheit vorgesehen sein.

Die elektronische Einheit 32 aus Figur 2, die auch als VCI-ASIC bezeichnet wird, kann modular aufgebaut sein und über die in Figur 3 dargestellten Modulen verfügen. Figur 3 zeigt eine Ausführung der elektronischen Einheit mit einer Recheneinheit 70, wobei alternativ ein FPGA bzw. ein FPGA, das zwischen der Recheneinheit 70 und dem VCI-ASIC angeordnet ist, vorgesehen sein kann, einer Schalt-Matrix 72, einem Transceiver-Array 74, einem Steuer/Status-Register 76, einem ADC mit ADC-Multiplexer 82, einem DLC-Kommunikations-Buffer 84, einer Spannungsüberwachung 86, einem Block 92 für die Rücksetz-Verarbeitung, einem Überwachungsmodul 94 und einem DLC-Anschluss 96 (DLC: diagnostic link connector).

Im Folgenden werden die Module anhand ihrer Funktionalitäten näher erläutert.

Schalt-Matrix und Transceiver-Array

Die zentralen Elemente des VCI-ASICs sind in Ausgestaltung die Schalt-Matrix und das Transceiver-Array. Die Schalt-Matrix unterstützt eine parallele Kommunikation und ist derart gestaltet, dass die Ausgangsschnittstelle zum OBD-Stecker robust gegen Spannungsverpolung und Überspannung sowie gegenüber hohen Spitzen- bzw. Peakspannungen ausgelegt ist. Die Schalt-Matrix ist in verschiedene Schalt-Gruppen unterteilt, die unterschiedliche Anforderungen hinsichtlich der Spannungsfähigkeit, Eingangs- und Durchgangskapazität sowie Durchgangswiderstand unterstützen. Zudem unterstützt die Schalt-Matrix DoIP (Diagnosis over IP) bspw. mittels Ethernet-Schnittstelle im Fahrzeug.

Ein in einer Ausführung wichtiges Merkmal ist der Aufbau der Schalter, die sehr speziell und aufwendig gestaltet sind, so dass es möglich ist, die Messtechnik mit und ohne aktive Kommunikation mit dem Fahrzeug an jedem Pin, einzeln oder parallel, aufzuschalten. Diese Option ist derzeit mit gewöhnlich diskret aufgebauten Schaltern nicht möglich und bedarf größere spezielle optische Schalter und

Relais mit verbundenem höheren Platzbedarf und höheren Kosten. Hintergrund sind die für die Messtechnik benötigten leckstromarmen Schalter, damit es zu keinen Spannungsmessungen mit einem großen Messfehler am ADC kommen kann. Die speziellen ASIC-Schalter sind neu entwickelte Schalter, abgeleitet aus
5 bisher bekannten ASIC-Schaltern aus dem Medizinbereich, mit äußerst kleinen Leckströmen und dem zusätzlich benötigten negativen Spannungsbereich für die Fahrzeugdiagnose.

Es kann eine Diagnose per Kommunikation nicht nur über die üblichen Standard-
10 Transceiver mit dem Fahrzeug durchgeführt werden, sondern auch die Kommunikation selbst per Messtechnik diagnostiziert werden, um Hardware-Fehler innerhalb dieser Diagnoseschnittstelle zu erkennen und genauer zu diagnostizieren. Dazu wird der hierin beschriebene ADC mit Multiplexer im Zusammenspiel mit der Schalt-Matrix und dem Transceiver-Array verwendet.

Es wird eine interne programmierbare Zustandsmaschine bzw. statemachine verwendet, um die Spannungen an DLC-Pins zyklisch messen zu können. Folgende Fehlerfälle können dabei über die Spannungsmessung mit dem ADC diagnostiziert werden:

- Kurzschluss nach Fahrzeugmasse oder zu einer anderen Spannungsquelle im Kabelbaum des Fahrzeugs,
- Lastabfall bzw. Open Load in der Zuleitung des VCIs zum Fahrzeug,
- Open Load am externen Kabelbaum des Fahrzeugs,
- genaue analoge Messung der High- und Low Pegel von Signalen während der Kommunikation, um Über- bzw. Unterschreitungen der zulässigen Grenzen zu
30 erkennen.

Für die Open-Load-Messungen mit einer integrierten Messtechnik sind hohe Eingangswiderstände der ADC-Messschaltung notwendig. Ein Leckstrom der Schalter in der Switch-Matrix von bspw. 1 μ A würde über diesem Widerstand eine
35 Messwertverfälschung von 1 V verursachen. Das ist für die Open-Load-Diagnose

nicht verwendbar. Es ist eine sehr viel höhere Genauigkeit vom Messbereichs-
endwert erforderlich.

Somit ist diese Open-Load-Diagnose nur möglich, wenn neben dem hohen Aus-
gangswiderstand des ASICs dieser über sehr kleine Leckströme, nämlich wenige
nA, bei geöffneten oder geschlossenen Schaltern in der Schalt-Matrix verfügt.
Der Schalter besteht bspw. aus einer Back-to-Back Schalterstruktur mit zwei
MOSFETs, wie dies in Figur 4 dargestellt ist. Derartige Schalter sind in beide
Richtungen abschaltbar, es bildet sich ein parasitärer Strompfad.

Figur 4 zeigt eine Back-to-Back-Schalterstruktur mit zwei MOSFETs, die insge-
samt mit der Bezugsziffer 100 bezeichnet ist. Diese umfasst einen ersten
MOSFET 102 und einen zweiten MOSFET 104, eine erste geschaltete Strom-
quelle 106, eine zweite geschaltete Stromquelle 108, eine erste Spannungsquel-
le 110 und eine zweite Spannungsquelle 112. Weiterhin sind ein erster Pin 120
und ein zweiter Pin 122 dargestellt. Eine Kommunikation kann bidirektion, d. h. in
beide Richtungen, erfolgen. Dies bedeutet dass sowohl der erste Pin 120, emp-
fangen und senden kann und bspw. mit DLC-Pins verdrahtet ist als auch der
zweite Pin 122 senden und empfangen kann und typischerweise im ASIC weiter-
geführt wird. Dieser kann dann auf weitere interne Schalter oder auf einen
Transceiver geführt werden. Es sind somit zwei Kommunikationsrichtungen mög-
lich. In einer ersten Kommunikationsrichtung 130 sendet der erste Pin 120 und
der zweite Pin 122 empfängt, in einer zweiten Kommunikationsrichtung 132 emp-
fängt der erste Pin 120 und der zweite Pin 122 sendet. Die Back-to-Back-
Schalterstruktur 100 ermöglicht es nun, beide Kommunikationsrichtungen 130
und 132 wahlweise zu ermöglichen und zu einem Zeitpunkt auch beide Kommu-
nikationsrichtungen 130 und 132 abzuschalten, d. h. den Signalfluss in beide
Kommunikationsrichtungen 130 und 132 zu unterdrücken bzw. zu deaktivieren.
Die Schalterstruktur 100 ist ein Beispiel für einen Schalter, wobei gemäß An-
spruch 1 mindestens ein Schalter vorgesehen ist. Ist ein Element zum Schalten
dieses Schalters vorgesehen, so kann dieses, wenn der Schalter, wie bei der be-
schriebenen Ausführungsform als Back-to-Back-Schalterstruktur 100 mit den
beiden MOSFETs 102 und 104 ausgebildet ist, ein Element sein, bspw. eine
Logik, die die beiden MOSFETs 102 und 104 regelmäßig getrennt ansteuert,
bspw. mit einem Hoch- bzw. High-Pegel oder einem Niedrig- bzw. Low-Pegel.
Das Element kann die MOSFETs getrennt voneinander ansteuern, d. h. diese mit

unterschiedlichen Signalen ansteuern. So können beide Kommunikationsrichtungen 130 und 132 wahlweise ermöglicht werden oder auch beide deaktiviert werden.

5 Der minimierte Leckstrom wird durch den Einsatz einer speziellen Gate-Source-Ansteuerung erreicht. Diese spezielle Ansteuerung zeichnet sich dadurch aus, dass mit einer nicht massebezogenen Spannungs- oder Stromquelle angesteuert wird. Im eingeschalteten Zustand besteht bspw. diese aus den zwei geschalteten Stromquellen 108, 110, die den Strom durch einen Gate-Source-Widerstand 114
10 gegenseitig kompensieren, so dass kein Fehlerstrom über die Back-to-Back Schalterstruktur 100 mit den beiden MOSFETs 102, 104 fließt. Im ausgeschalteten Zustand wird die Back-to-Back Schalterstruktur durch den Gate-Source-Widerstand 114 hochohmig gesperrt.

15 Nachfolgend wird auf die Kommunikationsschnittstelle mit Steuer- und Status-Register eingegangen:

Über eine Kommunikationsschnittstelle wird der ASIC konfiguriert und angesteuert. Zudem ist über die Schnittstelle eine Diagnose möglich. Ebenso können
20 Messwerte der integrierten Messtechnik, ADC mit Multiplexer und Messdaten-Aufbereitung, erhalten werden.

Figur 5 zeigt ein Modul mit ADC und ADC-Multiplexer, das insgesamt mit der Bezugsziffer 200 bezeichnet ist. Die Darstellung zeigt einen ADC 202, eine Steuerlogik 204, einen Referenzspannungsausgang 206 und einen ADC-Multiplexer
25 208, der in diesem Fall 32 Kanäle umfasst. Der ADC 202 kann auch extern realisiert sein. In diesem Fall wäre dann lediglich der Multiplexer im ASIC realisiert.

Der ADC 202 unterstützt die Messung von Transceiver-Spannungssignalen sowie die Messung von externen Spannungssignalen, wie z. B. von Sensoren und Aktoren.
30

Des Weiteren sollen Signale von digitalen Sensoren analysiert und ausgewertet werden können. Die Auswertung digitaler Sensorsignale im VCI-ASIC spart somit
35 Rechnerressourcen und somit Kosten. Dieser integrierte Funktionsblock kann ein

Alleinstellungsmerkmal darstellen. Der Multiplexer unterstützt derzeit eine Vielzahl von analogen und digitalen Eingängen.

Grundleistungsmerkmale des ADC 202 bei dieser Ausführung sind:

- mindestens 8-Bit Auflösung,
- ADC-Eingangsspannung mit einer Referenzspannung,
- minimale Abtastrate 10 ks/s,

Grundleistungsmerkmale des Multiplexer 208 bei dieser Ausführung sind:

- n/1 Multiplexer,
- gepufferter Spannungsteiler mit einer Anzahl Eingangsinputs mit Anpassung des Spannungsbereichs und einer Toleranz von mindestens kleiner als 1 %,

Grundleistungsmerkmale für den Referenzspannungsausgang 206 bei dieser Ausführung sind:

- etwa 5 V,
- Toleranz: +- 1%,
- Ausgangsstrom 1 mA.

Die Messtechnik-Verarbeitungseinheit 204 speichert über einen eingestellten Zeitbereich für jeden Kanal jeweils den aufgetretenen Maximal-, Minimal- und Durchschnittswert. Ebenso kann unabhängig davon der aktuelle Messwert von jedem Kanal ausgelesen werden.

Zusätzlich zur eingebauten Messtechnik-Verarbeitungseinheit bietet das ASIC Ausgänge für eine externe Messtechnik, mit der es möglich ist, die Kommunikation mit einer höheren Auflösung zu diagnostizieren, bspw. mit Oszilloskop-

Funktionen. So können z. B. CAN-Kurven bzw. Nachrichten detaillierter dargestellt werden.

Figur 6 zeigt ein DLC-Kommunikations-Buffer-Modul, das insgesamt mit dem Bezugszeichen 250 bezeichnet ist. Dieses Modul 250 stellt lediglich eine Schnittstelle dar, um den Kommunikations-Bus des ASICs auf externe Komponenten zu führen. Die Darstellung zeigt einen ersten Transceiver 252, einen zweiten Transceiver 254, einen dritten Transceiver 256 und einen vierten Transceiver 258. Die Transceiver 252 bis 258 sind identisch aufgebaut. Es handelt sich um reine Pegelumsetzer mit extern einstellbaren Schaltpegeln. Es können je nach Ausführung des Kommunikations-Busses noch mehrere Transceiver im Modul 250 enthalten sein.

Nachstehend wird auf die Rücksetz-Verarbeitung und Überwachung eingegangen:

Das VCI-ASIC verfügt zudem über eine interne Rücksetz-Verarbeitung bzw. einen internen Reset Handler, die externe Versorgungsspannungen des gesamten VCI überwacht. Bei einer Unterschreitung oder Überschreitung von Grenzwerten für verschiedene Versorgungsspannungen werden RESET-Signale aktiviert, welche das System in einem sicheren Zustand halten. Auch verfügt das VCI-ASIC über ein Überwachungsmodul bzw. Monitoring Modul, welches den Rechnerkern oder ein FPGA überwachen kann. Im Rahmen der Überwachung dient das Überwachungsmodul als eine Art Master, bspw. eine Recheneinheit oder ein FPGA, der das VCI kontrolliert. Dies erfolgt bspw. durch ein Frage-Antwort-Spiel. Weiterhin besteht eine Verbindung zum Reset-Modul, um ggf. ein Rücksetzen auszulösen. Die Funktionalität des Monitoring-Moduls ist wie folgt:

- Überwachung kann über ein Kommando aktiviert werden,
- Überwachung arbeitet unabhängig von μ C- oder FPGA- Funktionalitäten im VCI,
- zyklische Überwachung über das Kommunikations-Modul muss gewährleistet sein,

- CRC-Berechnung im VCI-ASIC gewährleistet sichere Kommunikation (CRC: cyclic redundancy check),
- Watch-Dog VCI ASIC Pin signalisiert CRC Fehler bei SPI Kommunikation oder einen zyklische Monitoringfehler,
- Überwachungsmodul generiert Frage-/ Antwortspiel, das vom μ C oder FPGA in einem definierten Zeitfenster "richtig" beantwortet werden muss, bspw. über SPI oder eine parallele Schnittstelle.

Im Zusammenspiel mit der Spannungsüberwachung durch das Reset-Handling-Modul stellt das VCI ASIC sicher, dass das gesamte VCI sich immer im sicheren Zustand befindet. Somit ist die Grundlage geschaffen, dass das VCI auch im Fahrbetrieb eines Fahrzeuges betrieben werden kann.

Grundsätzlich werden die wichtigen Schnittstellen-Controller, wie bspw. CAN, K-Line usw., durch den Mikrocontroller unterstützt. Die Schnittstellen-Controller können auch im FPGA implementiert werden.

Figur 7 zeigt mögliche Konfigurationen der Fahrzeugkommunikationsschnittstelle. Eine erste Ausführung 300 umfasst ein FPGA 302 und ein ASIC 304. In dem FPGA 302 sind ein Prozessor 306 und ein oder mehrere Schnittstellen-Controller 308 vorgesehen. Der bzw. die Schnittstellen-Controller 308 kann bzw. können mehrere Schnittstellen, wie bspw. CAN, unterstützen.

Eine zweite Ausführung 320 umfasst eine Recheneinheit 322 mit einem oder mehreren Schnittstellen-Controllern 324 und ein ASIC 326. Eine dritte Ausführung 340 umfasst eine Recheneinheit 342, ein FPGA 344 mit einem oder mehreren Schnittstellen-Controllern 346 und ein ASIC 348.

5 Ansprüche

1. Elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle (12, 30, 300, 320, 340), welche für eine bidirektionale Kommunikation ausgelegt ist, mit
10 einer Schalt-Matrix (46, 72) mit mindestens einem Schalter, der mit einem ersten Pin (120) und einem zweiten Pin (122) verbunden ist, wobei in einer ersten Kommunikationsrichtung (130) der erste Pin (120) sendet und der zweite Pin (122) empfängt und in einer zweiten Kommunikationsrichtung (132) der erste Pin (120) empfängt und der zweite Pin (122) sendet, wobei der mindestens eine
15 Schalter dazu ausgelegt ist, beide Kommunikationsrichtungen (130 und 132) gleichzeitig zu unterbrechen, und wobei die elektronische Einheit (32) als integrierter Baustein ausgebildet ist.
2. Elektronische Einheit nach Anspruch 1, bei der wenigstens einer von dem
20 mindestens einen Schalter als leckstromarmer Schalter ausgebildet ist.
3. Elektronische Einheit nach Anspruch 1 oder 2, die als ASIC ausgebildet ist.
4. Elektronische Einheit nach einem der Ansprüche 1 bis 3, bei dem wenigstens einer von dem mindestens einen Schalter der Schalt-Matrix als Back-to-Back-Schalterstruktur (100) ausgebildet ist.
25
5. Elektronische Einheit nach einem der Ansprüche 1 bis 4, bei der ein Transceiver-Array (44, 74) vorgesehen ist, das als Pegelwandler dient.
30
6. Elektronische Einheit nach einem der Ansprüche 1 bis 5, bei der eine zusätzliche Recheneinheit (70) vorgesehen ist, die als Master in der elektronischen Einheit dient.

7. Elektronische Einheit nach einem der Ansprüche 1 bis 6, bei der zusätzlich eine weitere Kommunikationsschnittstelle (48) vorgesehen ist, die zur Konfiguration der elektronischen Einheit dient.

5

8. Elektronische Einheit nach einem der Ansprüche 1 bis 7, bei der zusätzlich ein Modul mit ADC (202) vorgesehen ist, wobei der ADC (202) mit einem Multiplexer zusammenwirkt, um unterschiedliche Fahrzeugbusse ansprechen zu können.

10

9. Elektronische Einheit nach einem der Ansprüche 1 bis 7, bei der zusätzlich ein Modul mit ADC-Multiplexer (208) vorgesehen ist, um die elektronische Einheit an unterschiedliche Fahrzeugbusse anzupassen.

15

10. Elektronische Einheit nach einem der Ansprüche 1 bis 9, bei der zusätzlich ein Überwachungsmodul (94) vorgesehen ist zur Kontrolle eines Masters.

20

11. Elektronische Einheit nach einem der Ansprüche 1 bis 10, bei der zusätzlich eine Spannungsüberwachung (86) vorgesehen ist, die zur Überwachung von externen Spannungen dient.

25

12. Fahrzeugkommunikationsschnittstelle zum Anschließen an eine Fahrzeugdiagnoseschnittstelle, über die eine Fahrzeugdiagnose durchgeführt werden kann, mit einer elektronischen Einheit (32) nach einem der Ansprüche 1 bis 11.

GEÄNDERTE ANSPRÜCHE

beim Internationalen Büro eingegangen am 29 Juni 2015 (29.06.2015)

1. Elektronische Einheit für eine Fahrzeugkommunikationsschnittstelle (12, 30, 300, 320, 340), welche für eine bidirektionale Kommunikation ausgelegt ist, mit einer Schalt-Matrix (46, 72) mit mindestens einem Schalter, der mit einem ersten Pin (120) und einem zweiten Pin (122) verbunden ist, wobei in einer ersten Kommunikationsrichtung (130) der erste Pin (120) sendet und der zweite Pin (122) empfängt und in einer zweiten Kommunikationsrichtung (132) der erste Pin (120) empfängt und der zweite Pin (122) sendet, wobei der mindestens eine Schalter dazu ausgelegt ist, beide Kommunikationsrichtungen (130 und 132) gleichzeitig zu unterbrechen, wobei eine ADC-Messschaltung vorgesehen ist und wobei die elektronische Einheit (32) als integrierter Baustein ausgebildet ist.
2. Elektronische Einheit nach Anspruch 1, bei der wenigstens einer von dem mindestens einen Schalter als leckstromarmer Schalter ausgebildet ist.
3. Elektronische Einheit nach Anspruch 1 oder 2, die als ASIC ausgebildet ist.
4. Elektronische Einheit nach einem der Ansprüche 1 bis 3, bei dem wenigstens einer von dem mindestens einen Schalter der Schalt-Matrix als Back-to-Back-Schalterstruktur (100) ausgebildet ist.
5. Elektronische Einheit nach einem der Ansprüche 1 bis 4, bei der ein Transceiver-Array (44, 74) vorgesehen ist, das als Pegelwandler dient.
6. Elektronische Einheit nach einem der Ansprüche 1 bis 5, bei der eine zusätzliche Recheneinheit (70) vorgesehen ist, die als Master in der elektronischen Einheit dient.
7. Elektronische Einheit nach einem der Ansprüche 1 bis 6, bei der zusätzlich eine weitere Kommunikationsschnittstelle (48) vorgesehen ist, die zur Konfiguration der elektronischen Einheit dient.
8. Elektronische Einheit nach einem der Ansprüche 1 bis 7, bei der zusätzlich ein Modul mit ADC (202) vorgesehen ist, wobei der ADC (202) mit einem Multiplexer zusammenwirkt, um unterschiedliche Fahrzeugbusse ansprechen zu können.
9. Elektronische Einheit nach einem der Ansprüche 1 bis 7, bei der zusätzlich ein Modul mit ADC-Multiplexer (208) vorgesehen ist, um die elektronische Einheit an unterschiedliche Fahrzeugbusse anzupassen.
10. Elektronische Einheit nach einem der Ansprüche 1 bis 9, bei der zusätzlich ein Überwachungsmodul (94) vorgesehen ist zur Kontrolle eines Masters.
11. Elektronische Einheit nach einem der Ansprüche 1 bis 10, bei der zusätzlich

eine Spannungsüberwachung (86) vorgesehen ist, die zur Überwachung von externen Spannungen dient.

12. Fahrzeugkommunikationsschnittstelle zum Anschließen an eine Fahrzeugdiagnoseschnittstelle, über die eine Fahrzeugdiagnose durchgeführt werden kann, mit einer elektronischen Einheit (32) nach einem der Ansprüche 1 bis 11.

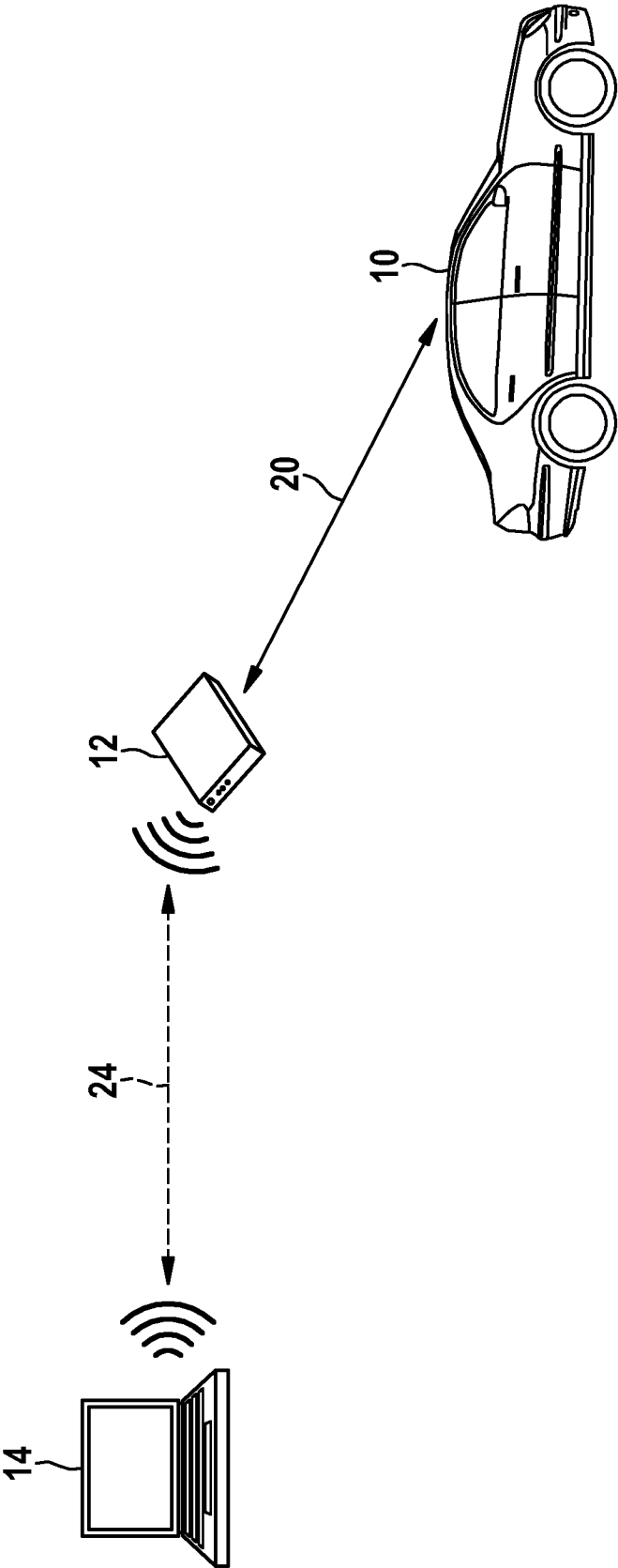


Fig. 1

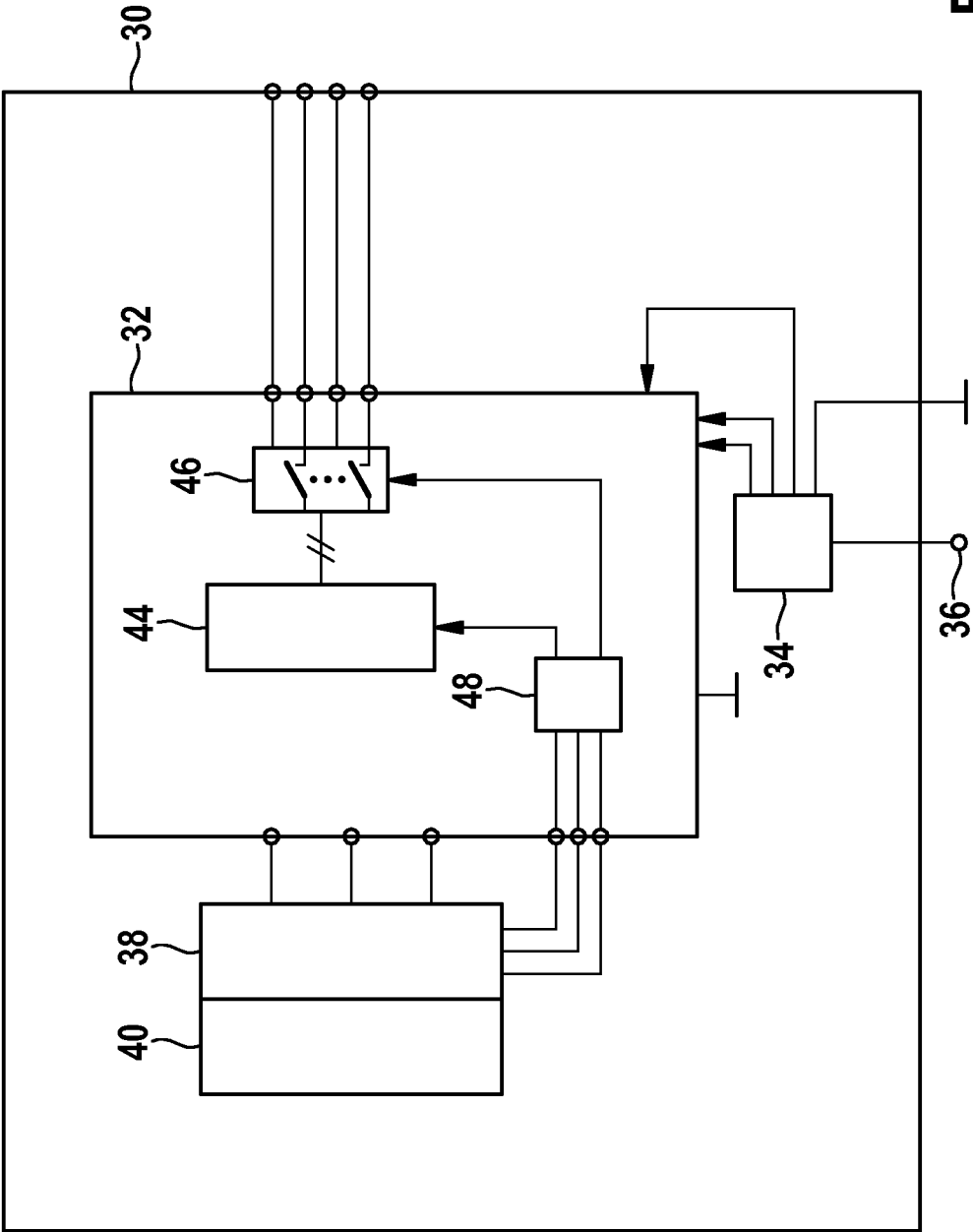


Fig. 2

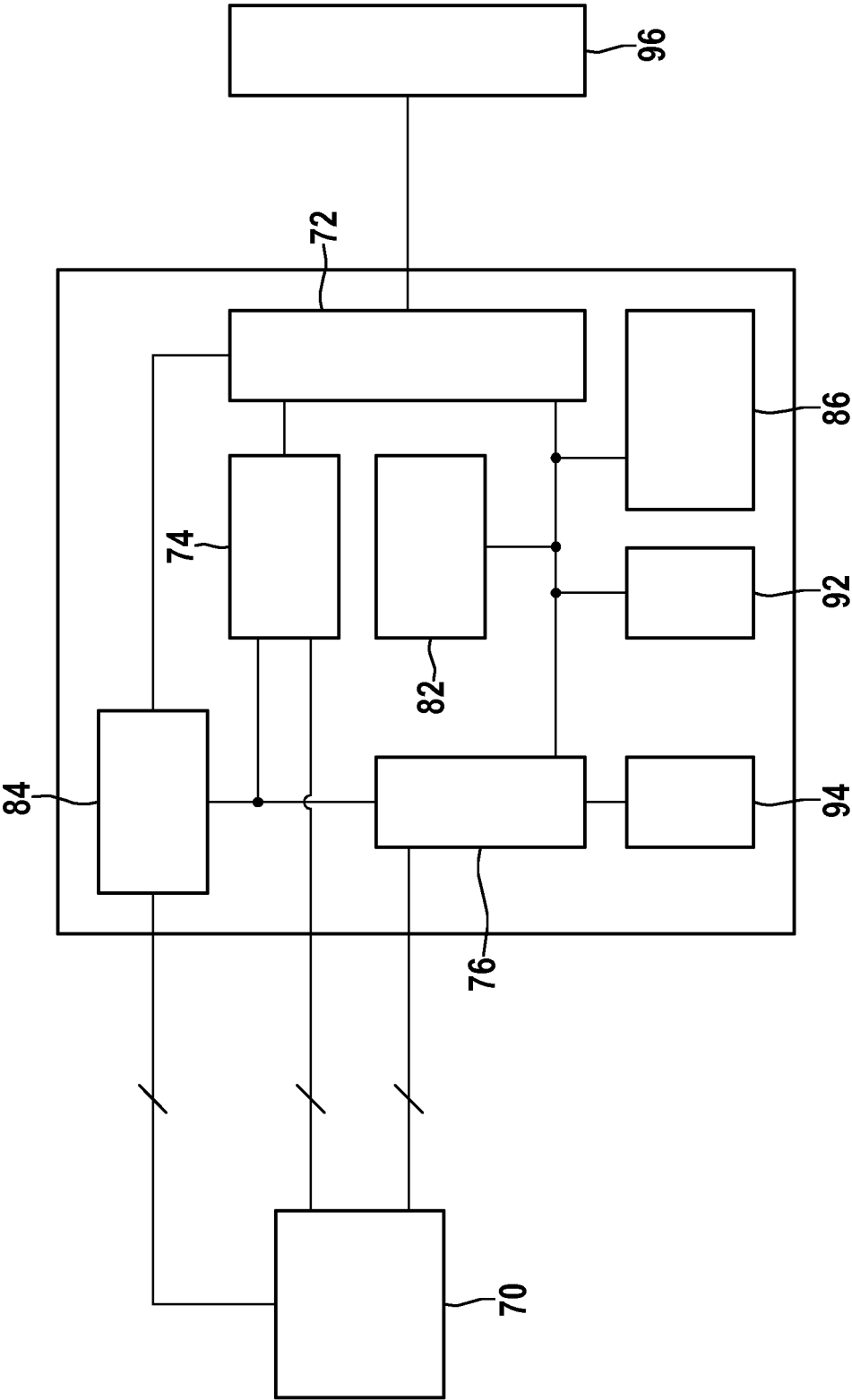


Fig. 3

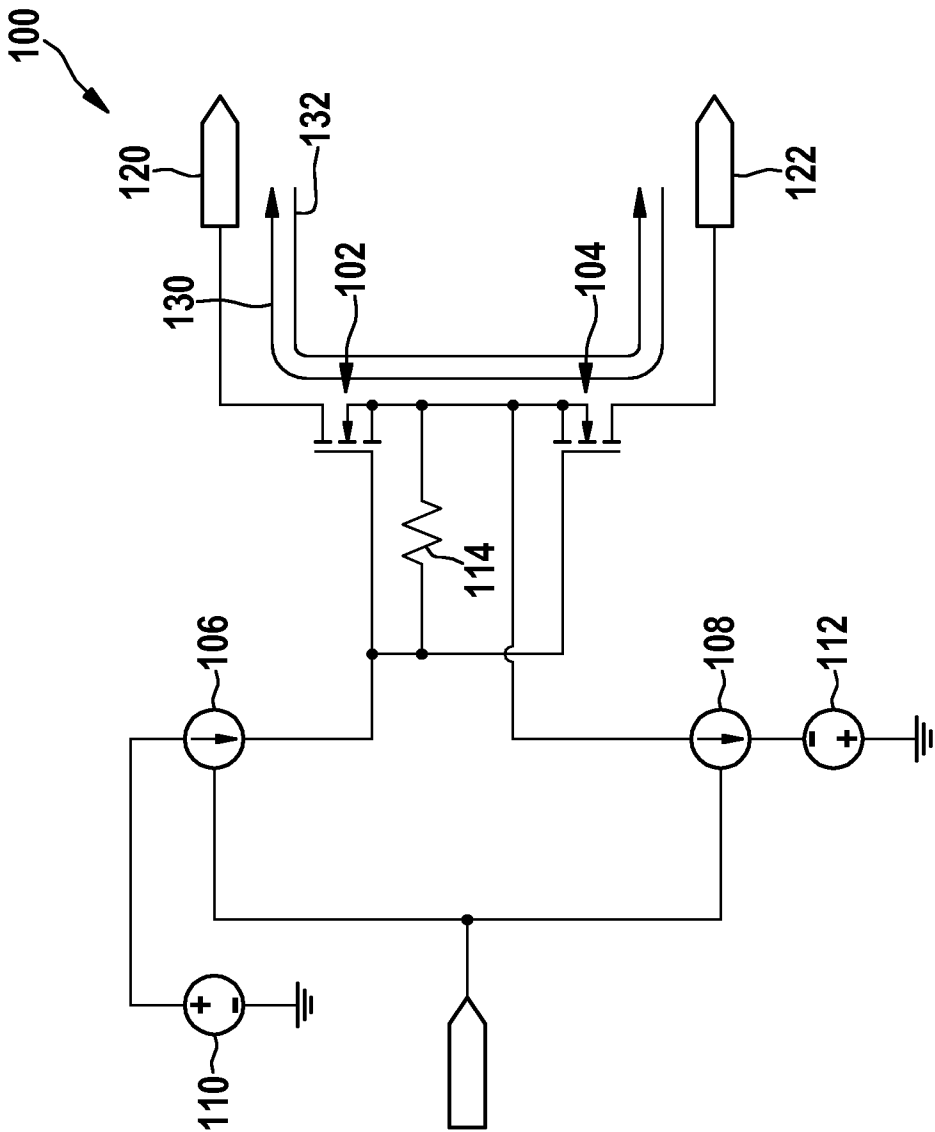


Fig. 4

200

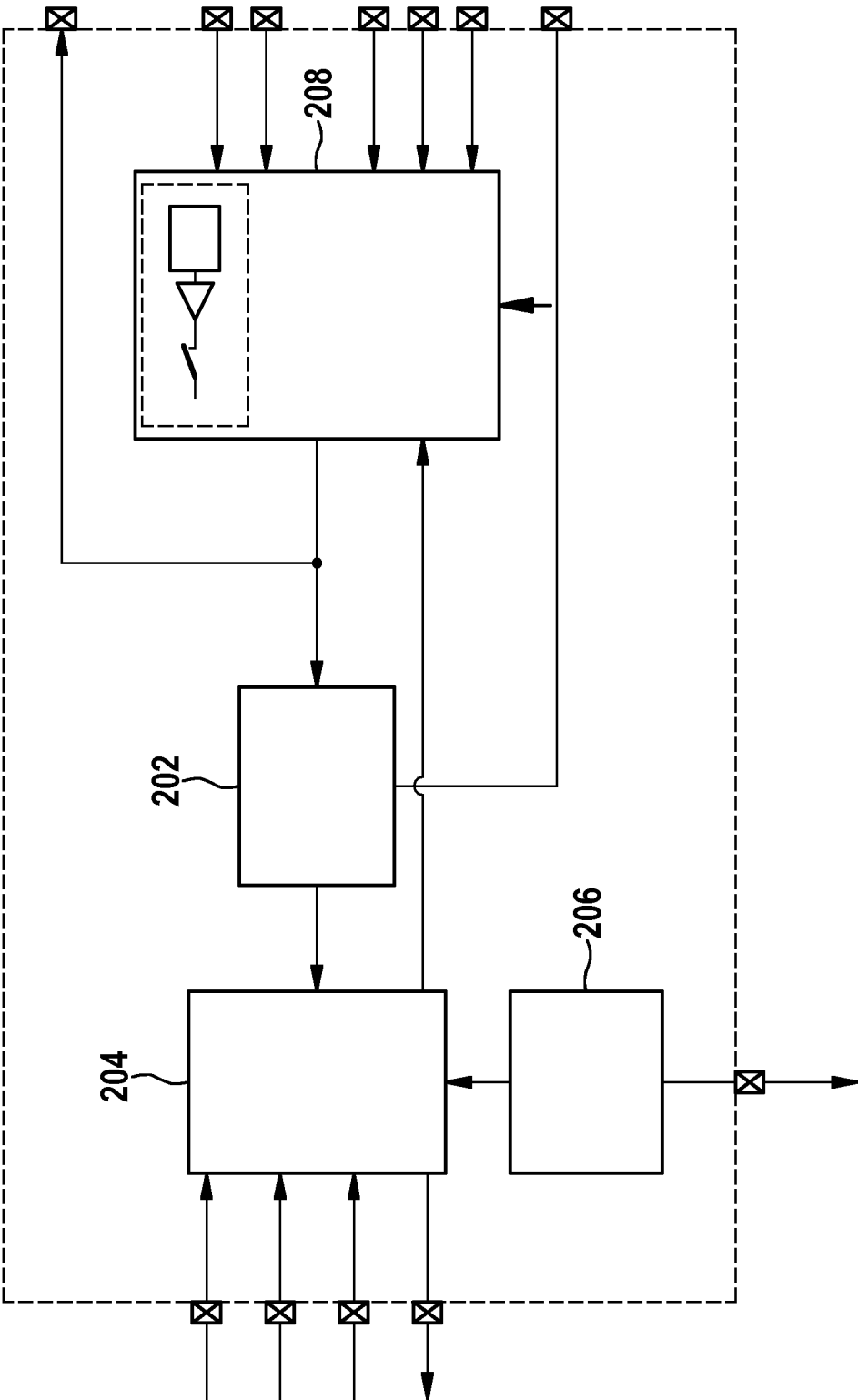


Fig. 5

6 / 7

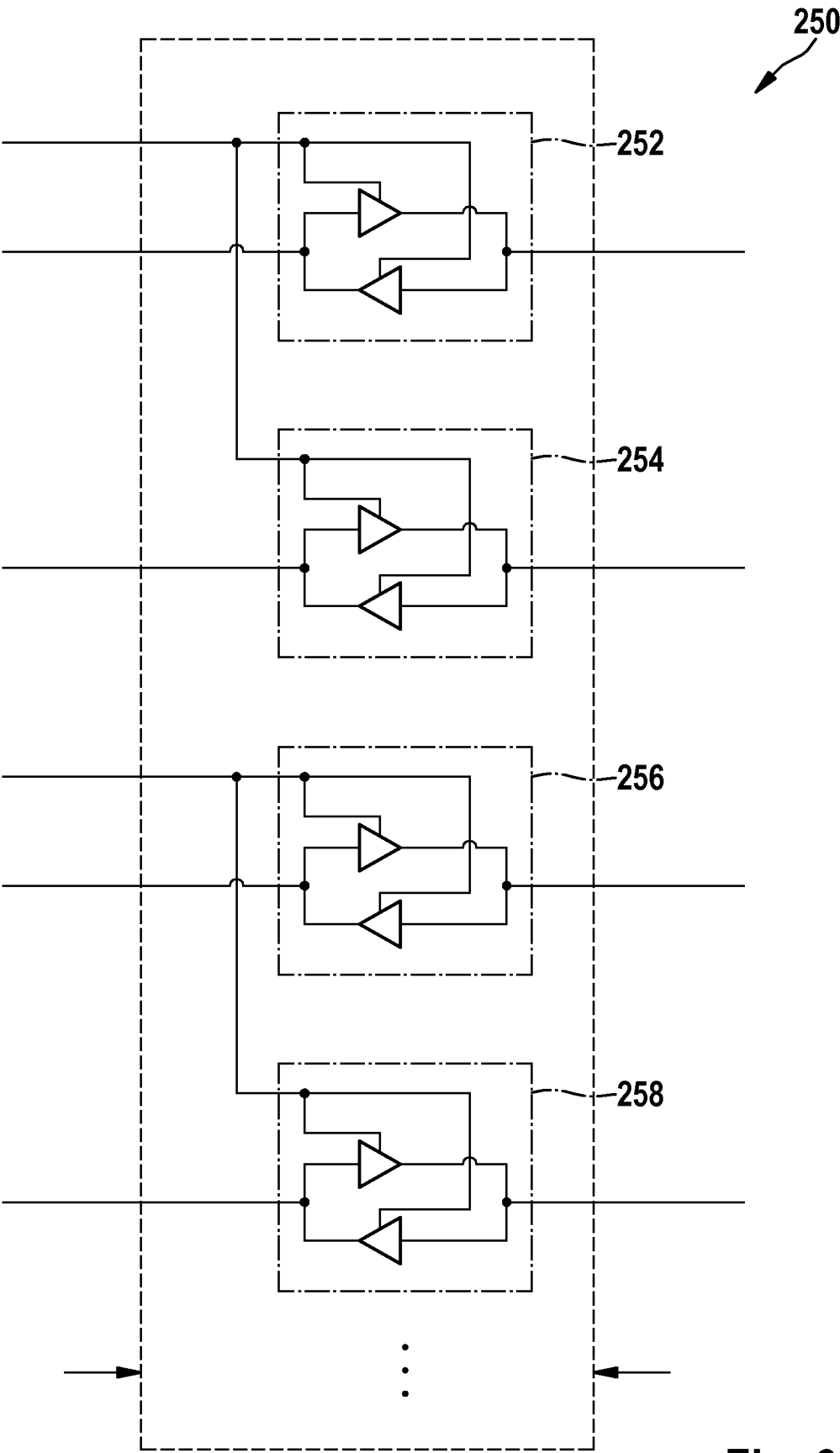


Fig. 6

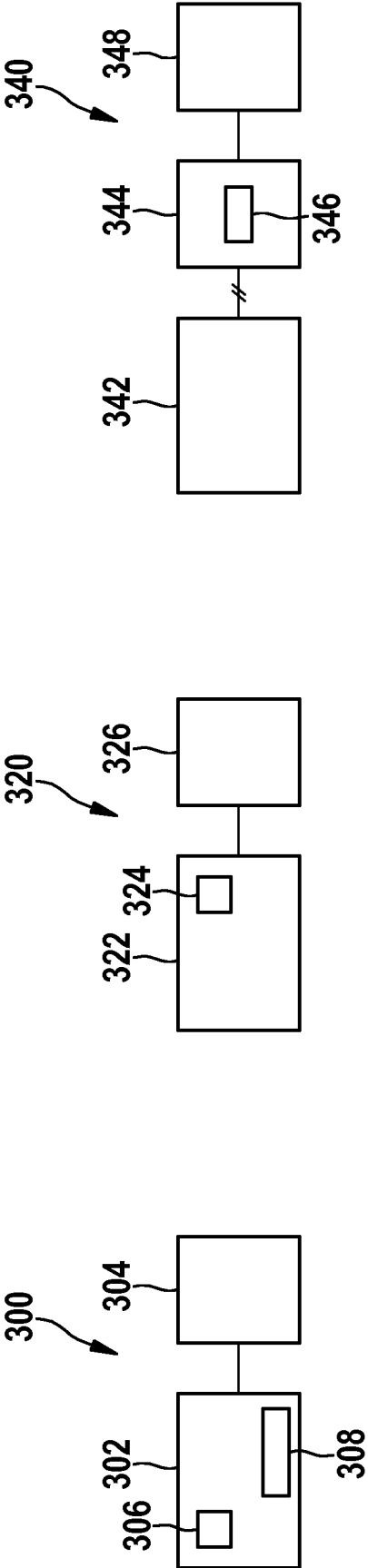


Fig. 7

INTERNATIONAL SEARCH REPORT

International application No

PCT/EP2015/051485

A. CLASSIFICATION OF SUBJECT MATTER

INV. G07C5/00

ADD.

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G07C G06F H04Q

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPO-Internal, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 2 302 597 A1 (TEXA S P A [IT]) 30 March 2011 (2011-03-30) abstract paragraph [0008] - paragraph [0012] paragraph [0023] - paragraph [0083] claim 1; figures -----	1-4,6,7, 10-12
X	EP 2 259 230 A1 (TEXA S P A [IT]) 8 December 2010 (2010-12-08) paragraph [0016] - paragraph [0060] figures 1-4 -----	1,2,4,6, 7,12
X	US 2006/217855 A1 (CHINNADURAI MANOKAR [US] ET AL) 28 September 2006 (2006-09-28) paragraph [0007] - paragraph [0019] paragraph [0027] - paragraph [0040] figures ----- -/-	1-8, 10-12



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search

23 April 2015

Date of mailing of the international search report

07/05/2015

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040,
Fax: (+31-70) 340-3016

Authorized officer

Miltgen, Eric

INTERNATIONAL SEARCH REPORT

International application No

PCT/EP2015/051485

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2008/103652 A1 (MCGEE PHILLIP [US] ET AL) 1 May 2008 (2008-05-01) paragraph [0005] paragraph [0008] - paragraph [0011] paragraph [0031] - paragraph [0042] figures -----	1-3,6-9, 12

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/EP2015/051485

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 2302597	A1	30-03-2011	NONE
EP 2259230	A1	08-12-2010	NONE
US 2006217855	A1	28-09-2006	CA 2540785 A1 23-09-2006 US 2006217855 A1 28-09-2006
US 2008103652	A1	01-05-2008	NONE

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

INV. G07C5/00

ADD.

Nach der Internationalen Patentklassifikation (IPC) oder nach der nationalen Klassifikation und der IPC

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

G07C G06F H04Q

Recherchierte, aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	EP 2 302 597 A1 (TEXA S P A [IT]) 30. März 2011 (2011-03-30) Zusammenfassung Absatz [0008] - Absatz [0012] Absatz [0023] - Absatz [0083] Anspruch 1; Abbildungen -----	1-4,6,7, 10-12
X	EP 2 259 230 A1 (TEXA S P A [IT]) 8. Dezember 2010 (2010-12-08) Absatz [0016] - Absatz [0060] Abbildungen 1-4 -----	1,2,4,6, 7,12
X	US 2006/217855 A1 (CHINNADURAI MANOKAR [US] ET AL) 28. September 2006 (2006-09-28) Absatz [0007] - Absatz [0019] Absatz [0027] - Absatz [0040] Abbildungen ----- -/-	1-8, 10-12



Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen



Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" frühere Anmeldung oder Patent, die bzw. das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"&" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

23. April 2015

Absendedatum des internationalen Recherchenberichts

07/05/2015

Name und Postanschrift der Internationalen Recherchenbehörde

Europäisches Patentamt, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Miltgen, Eric

C. (Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	US 2008/103652 A1 (MCGEE PHILLIP [US] ET AL) 1. Mai 2008 (2008-05-01) Absatz [0005] Absatz [0008] - Absatz [0011] Absatz [0031] - Absatz [0042] Abbildungen -----	1-3,6-9, 12

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/EP2015/051485

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 2302597	A1	30-03-2011	KEINE
EP 2259230	A1	08-12-2010	KEINE
US 2006217855	A1	28-09-2006	CA 2540785 A1 23-09-2006 US 2006217855 A1 28-09-2006
US 2008103652	A1	01-05-2008	KEINE