

(19) 日本国特許庁(JP)

## (12) 特許公報(B2)

(11) 特許番号

特許第4489321号  
(P4489321)

(45) 発行日 平成22年6月23日(2010.6.23)

(24) 登録日 平成22年4月9日(2010.4.9)

(51) Int.Cl.

H04L 27/06 (2006.01)  
H03G 3/20 (2006.01)

F 1

H04L 27/06  
H03G 3/20C  
C

請求項の数 16 (全 40 頁)

(21) 出願番号 特願2001-138904 (P2001-138904)  
 (22) 出願日 平成13年5月9日 (2001.5.9)  
 (65) 公開番号 特開2002-44169 (P2002-44169A)  
 (43) 公開日 平成14年2月8日 (2002.2.8)  
 審査請求日 平成19年7月10日 (2007.7.10)  
 (31) 優先権主張番号 特願2000-141958 (P2000-141958)  
 (32) 優先日 平成12年5月15日 (2000.5.15)  
 (33) 優先権主張国 日本国 (JP)

(73) 特許権者 000005821  
 パナソニック株式会社  
 大阪府門真市大字門真1006番地  
 (74) 代理人 100098291  
 弁理士 小笠原 史朗  
 (72) 発明者 阿座上 裕史  
 大阪府門真市大字門真1006番地 松下  
 電器産業株式会社内  
 (72) 発明者 小西 孝明  
 大阪府門真市大字門真1006番地 松下  
 電器産業株式会社内  
 (72) 発明者 加藤 久也  
 大阪府門真市大字門真1006番地 松下  
 電器産業株式会社内

最終頁に続く

(54) 【発明の名称】デジタル復調装置

## (57) 【特許請求の範囲】

## 【請求項 1】

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であつて、

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備え、

前記受信レベル変動量検出手段は、

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅手段と、

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換手段と、

前記第3のデジタル変調信号の振幅に基づいて、前記第1のデジタル変調信号の受信レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段は、当該検出された第3のデジタル変調信号の受信レベル変動量に基づいて、前記利得を調整し、

前記同調信号受信レベル変動量検出手段は、さらに、

10

20

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、  
前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅  
値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、  
前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利  
得制御增幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、  
前記同調信号受信レベル変動量検出手段は当該生成された安定化信号に基づいて前記受信  
レベル変動量を検出し、

前記平均フィルタリング手段は、前記レベル変動量信号の値に基づいて前記平均係数の値を適応的に設定する適応平均フィルタであり、前記検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。 10

【請求項2】

前記平均フィルタリング手段は、第1の平均係数と、当該第1の平均係数より大きな第2の平均係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の平均係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の平均係数を選択することを特徴とする、請求項1に記載のデジタル復調装置。

【請求項3】

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整さ  
れる利得で增幅してデジタル信号に復調するデジタル復調装置であって、 20

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手  
手段と、

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備  
え、

前記受信レベル変動量検出手段は、

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して  
第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で增幅して、所望の振幅値を有する第2のデ  
ジタル変調信号を生成する自動利得制御增幅手段と、 30

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生  
成するアナログデジタル変換手段と、

前記第3のデジタル変調信号の振幅に基づいて、前記第1のデジタル変調信号の受信  
レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段  
は、当該検出された第3のデジタル変調信号の受信レベル変動量に基づいて、前記利得を  
調整し、

前記同調信号受信レベル変動量検出手段は、さらに、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅  
値を検出する平均フィルタリング手段と、 40

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、  
前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利  
得制御增幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、  
前記同調信号受信レベル変動量検出手段は当該生成された安定化信号に基づいて前記受信  
レベル変動量を検出し、

前記ループフィルタリング手段は、前記レベル変動量信号の値に基づいて、前記積分項係数の値を変動させる適応ループフィルタであり、前記検出された受信レベル変動量に応じて積分項係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。

【請求項4】

10

20

30

40

50

前記ループフィルタリング手段は、第1の積分項係数と、当該第1の積分項係数より大きな第2の積分項係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の積分項係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の積分項係数を選択することを特徴とする、請求項3に記載のデジタル復調装置。

【請求項5】

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であって、

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備え、

前記受信レベル変動量検出手段は、

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅手段と、

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換手段と、

前記第3のデジタル変調信号の振幅に基づいて、前記第1のデジタル変調信号の受信レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段は、当該検出された第3のデジタル変調信号の受信レベル変動量に基づいて、前記利得を調整し、

前記同調信号受信レベル変動量検出手段は、さらに、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、前記検出された誤り率を所定値の閾値とを比較することによって、前記受信レベル変動量を検出し、

前記平均フィルタリング手段は、前記レベル変動量信号の値に基づいて前記平均係数の値を適応的に設定する適応平均フィルタであり、前記検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。

【請求項6】

前記平均フィルタリング手段は、第1の平均係数と、当該第1の平均係数より大きな第2の平均係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の平均係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の平均係数を選択することを特徴とする、請求項5に記載のデジタル復調装置。

【請求項7】

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であって、

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備え、

前記受信レベル変動量検出手段は、

10

20

30

40

50

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅手段と、

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換手段と、

前記第3のデジタル変調信号の振幅に基づいて、前記第1のデジタル変調信号の受信レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段は、当該検出された第3のデジタル変調信号の受信レベル変動量に基づいて、前記利得を調整し、

10

前記同調信号受信レベル変動量検出手段は、さらに、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、前記検出された誤り率を所定値の閾値とを比較することによって、前記受信レベル変動量を検出し、

20

前記ループフィルタリング手段は、前記レベル変動量信号の値に基づいて、前記積分項係数の値を変動させる適応平均フィルタであり、前記検出された受信レベル変動量に応じて積分項係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。

#### 【請求項8】

前記ループフィルタリング手段は、第1の積分項係数と、当該第1の積分項係数より大きな第2の積分項係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の積分項係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の積分項係数を選択することを特徴とする、請求項7に記載のデジタル復調装置。

#### 【請求項9】

30

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であって、

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備え、

前記受信レベル変動量検出手段は、

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅手段と、

40

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換手段と、

前記受信されたデジタル変調波振幅に基づいて、前記受信レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段は、当該検出された受信レベル変動量に基づいて、前記利得を調整し、

前記同調信号受信レベル変動量検出手段は、さらに、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

50

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、  
前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、  
前記同調信号受信レベル変動量検出手段は当該生成された安定化信号に基づいて前記受信レベル変動量を検出し、

前記平均フィルタリング手段は、前記レベル変動量信号の値に基づいて前記平均係数の値を適応的に設定する適応平均フィルタであり、前記検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。

【請求項 10】

10

前記平均フィルタリング手段は、第1の平均係数と、当該第1の平均係数より大きな第2の平均係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の平均係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の平均係数を選択することを特徴とする、請求項9に記載のデジタル復調装置。

【請求項 11】

受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であって、

前記受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出手段と、

20

前記検出された受信レベル変動量に基づいて、前記利得を調整する利得調整手段とを備え、

前記受信レベル変動量検出手段は、

前記受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調手段と、

前記第1のデジタル変調信号を前記利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅手段と、

前記第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換手段と、

前記受信されたデジタル変調波振幅に基づいて、前記受信レベル変動量を検出する同調信号受信レベル変動量検出手段とを備え、前記利得調整手段は、当該検出された受信レベル変動量に基づいて、前記利得を調整し、

30

前記同調信号受信レベル変動量検出手段は、さらに、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段とを備え、  
前記同調信号受信レベル変動量検出手段は当該生成された安定化信号に基づいて前記受信レベル変動量を検出し、

40

前記ループフィルタリング手段は、前記レベル変動量信号の値に基づいて、前記積分項係数の値を変動させる適応平均フィルタであり、前記検出された受信レベル変動量に応じて積分項係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とするデジタル復調装置。

【請求項 12】

前記ループフィルタリング手段は、第1の積分項係数と、当該第1の積分項係数より大きな第2の積分項係数とを備え、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さい場合には当該第1の積分項係数を選択し、前記レベル変動量信号が検出されたレベル変動量が前記閾値より小さくない場合には当該第2の積分項係数を選択するこ

50

とを特徴とする、請求項1\_1に記載のデジタル復調装置。

【請求項1\_3】

受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、当該第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、当該第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成して、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段と、

前記検出された当該安定化信号に基づいて前記受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記平均フィルタリング手段の平均係数の値を適応的に設定する平均係数調整手段とを備える自動利得制御装置。

【請求項1\_4】

受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、当該第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、当該第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成して、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段と、

前記検出された当該安定化信号に基づいて前記受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記ループフィルタリング手段の積分項係数の値を変動させる積分項係数調整手段とを備える自動利得制御装置。

【請求項1\_5】

受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、当該第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、当該第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成して、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段と、

前記受信されたデジタル変調信号波の振幅に基づいて、前記受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記平均フィルタリング手段の平均係数の値を適応的に設定する平均係数調整手段とを備える自動利得制御装置。

【請求項1\_6】

受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、当該第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、当該第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成して、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、

前記第3のデジタル変調信号の振幅値を検出する振幅検出手段と、

前記検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する平均フィルタリング手段と、

前記検出された平均振幅値と所望の平均値との誤差を検出する誤差検出手段と、

前記検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタリング手段と、

前記受信されたデジタル変調信号波の振幅に基づいて、前記受信レベル変動量を検出する受信レベル変動量検出手段と、

前記検出された受信レベル変動量に基づいて、前記ループフィルタリング手段の積分項係数の値を変動させる積分項係数調整手段とを備える自動利得制御装置。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は、空中を伝播して送信されるデジタル変調信号波を受信して、復調するデジタル復調装置に関するものであり、詳述すれば、当該デジタル変調信号の受信状態に応じてゲインを調整する自動利得制御機能を有するデジタル復調装置に関する。

##### 【0002】

##### 【従来の技術】

図25に、従来のVSB復調装置の構成を模式的に示す。VSB復調装置DSCは、アンテナ10、選局用チューナ11、ダウンコンバータ12、AGCアンプ13、AD変換器14、AGC15、ヒルベルトフィルタ16、検波器17、補間フィルタ18、ロールオフフィルタ19、波形等化器1000、誤り訂正器1001、およびC/N検出器1002を含む。

アンテナ10は、放送局から複数のチャンネルに渡って送信されてくるVSB変調信号波Sbを受信する。選局用チューナ11は、アンテナ10を介して入力される複数のチャンネルに渡るVSB変調信号波Sbに対して、同調する受信信号のチャンネルを選局する。ダウンコンバータ12は、選局用チューナ11に接続されて、選局用チューナ11から出力される選局されたVSB変調信号の周波数を所望のIF周波数に周波数変換する。

##### 【0003】

AGCアンプ13は、ダウンコンバータ12から出力されるIF信号の振幅値を所望の大きさにゲインを調整するゲインコントロールアンプ(自動利得制御アンプ)である。AD変換器14は、AGCアンプ13から出力されるIF周波数に周波数変換され、かつ所望の大きさにゲイン調整されたアナログVSB変調信号を、シンボル周波数の2倍の周波数を用いて、デジタル信号に変換される。

##### 【0004】

AGC15は、ゲインコントローラ(自動利得制御装置)であり、AD変換器14から出力されるデジタルのVSB変調信号(以降、特に必要のない限り、単に「VSB変調信号」と呼ぶ。)Svsbの振幅の平均値を計算して、VSB復調装置として正常動作するための所望の振幅を持つデジタル信号を生成する。このデジタル信号は、制御信号Scとして、AGCアンプ13に出力される。AGCアンプ13は、AGC15から出力される制御信号Scに基づいて、ダウンコンバータ12から入力されるVSB変調信号Svsbの振幅を調整した後、AD変換器14に出力する。このように、AGCアンプ13、AD変換器14、およびAGC15の間で構成されるフィードバック回路により所望の振幅を有するVSB変調信号Svsbが得られる。

##### 【0005】

10

20

30

40

50

ヒルベルトフィルタ16は、A D変換器14から出力されるV S B変調信号S v s bの直交成分を抽出して直交成分信号を検波器17に出力する。検波器17は、A D変換器14から出力されるV S B変調信号S v s bと、ヒルベルトフィルタ16から出力される直交成分信号に基づいて、送信されてきたV S B変調信号S v s bと選局用チューナ11の発振器の周波数誤差を検出補正してベースバンド信号を生成する。

補間フィルタ18は、装置クロック周波数データに基づいて、検波器17から出力されるベースバンド信号をシンボルレート周波数データに変換する。

【0006】

ロールオフフィルタ19は、補間フィルタ18から入力されるシンボルレート周波数データから、所望のロールオフ率で低周波領域信号を抽出する。波形等化器1000は、ロールオフフィルタ19から出力される低周波領域シンボルレート周波数信号から伝送路に起因する歪みを除去して波形等化処理を施す。誤り訂正器1001は、波形等化器1000から出力される波形等化された低周波領域シンボルレート周波数信号に、伝送路に起因する誤りを訂正する誤り訂正処理を施して、トランスポートストリームが復調すると共に誤り訂正数を示す誤り訂正信号を出力する。復調されたトランスポートストリームは、後続のM P E Gデコーダ(図示せず)に出力される。なお、C / N検出器1002は、誤り訂正器1001による誤り訂正処理から、伝送路のノイズ成分を算出しC / N量を算出する。

【0007】

図26に、上述のA G C15の詳細な構成を示す。A G C15は振幅算出器21、平均フィルタ22、誤差検出器23、ループフィルタ24、P W M算出器25、ローパスフィルタ26、およびオペアンプ27を含む。A G C15は、上述のように、A D変換器14の出力信号を用いて振幅の平均値を計算し装置として正常動作するための所望の振幅を持つデジタル信号をA D変換器に入力するための制御信号を算出し、A G Cアンプ13にその制御信号を出力する。

【0008】

そのために、振幅算出器21は、上述のA D変換器14から入力されるV S B変調信号S v s bの出力値の絶対値を計算して振幅を求める。そして、振幅算出器21は、求めた振幅を表す振幅信号を出力する。平均フィルタ22は、振幅算出器21から入力される振幅信号に基づいて、V S B変調信号S v s bの振幅の平均値を算出して平均振幅信号を出力する。誤差検出器23は、平均フィルタ22から入力される平均振幅信号に基づいて、V S B変調信号S v s bの実際の平均振幅値とV S B復調装置全体が正常に動作するための所望の平均振幅値との誤差を検出して、平均振幅誤差信号を出力する。

【0009】

ループフィルタ24は、誤差検出器23から入力される平均振幅誤差信号に基づいて、検出した誤差を積分して安定化信号を生成してA G C15全体のループを安定させる。P W M算出器25は、ループフィルタ24の出力を0と1の方形波の比率が誤差情報を示すための方形波に変換する。ローパスフィルタ26は、P W M算出器25から入力される方形波から低域周波成分を抜き出し安定した所望のレベルに落ち着かせる。オペアンプ27は、A G C15全体のループゲインを調整するために、ローパスフィルタ26からの出力をA G Cアンプ13に適切な値の大きさに増幅させて、A G Cアンプ13に入力する。

【0010】

図27に、上述の平均フィルタ22の詳細な構成を示す。平均フィルタ22は、乗算器31a、乗算器31b、第1の係数付与器32、第2の係数付与器33、加算器34、および遅延器35を含む。第1の係数付与器32は、所定の平均回数の逆数を第1の平均係数Kとして保持し、要求に応じて第1の平均係数Kを出力する。第2の係数付与器33は、1から第1の平均係数Kを減じた値、つまり「1 - K」を第2の平均係数として保持し、要求に応じて第2の平均係数1 - Kを出力する。

【0011】

上述のように、平均フィルタ22は、振幅算出器21で検出された振幅値を平均化する。

10

20

30

40

50

そのために、乗算器 3 1 a は、振幅算出器 2 1 から入力される振幅信号と、第 1 の係数付与器 3 2 から入力される第 1 の平均係数  $K$  を乗算し、その結果を加算器 3 4 に出力する。加算器 3 4 は、乗算器 3 1 a から入力される乗算結果と、乗算器 3 1 b からの出力を加算し、その結果を誤差検出器 2 3 および遅延器 3 5 に出力する。遅延器 3 5 は、加算器 3 4 から入力される乗算結果を 1 制御サイクル期間だけ遅延させて出力する。乗算器 3 1 b は、1 制御サイクル期間だけ遅延させられた乗算結果と、第 2 の係数付与器 3 3 から入力される第 2 の平均係数  $1 - K$  とを乗算して、その結果を加算器 3 4 に出力する。

#### 【 0 0 1 2 】

1 制御サイクルとは、VSB 復調装置 DSC およびその構成要素において連続して行われる制御処理の 1 シーケンスを言う。そして、1 制御サイクルの実行に要する時間、つまりある制御サイクルが開始した後に、次の制御サイクルが開始されるまでの期間を言う。なお、本明細書においては、従来技術に限らず本発明の実施形態の説明に関して、制御サイクルを  $t$  で表し、制御サイクル期間を  $P_t$  で表現する。つまり、ある制御サイクル  $t$  に対して過去或いは未来の制御サイクルはそれぞれ、 $t$  に自然数を加減することによって表され、対応する制御サイクル期間  $P_t$  も同様に  $t$  に自然数を加減することによって表される。このように、制御サイクル  $t$  は、相対時刻を表すパラメータでもある。

#### 【 0 0 1 3 】

このように、乗算器 3 1 a から出力される平均振幅信号に第 1 の平均係数  $K$  を乗算した値を現制御サイクル  $t$  での値と、1 制御サイクル  $t$  前の値とを加算器 3 4 で、制御サイクル  $t$  毎に繰り返し加算することで、VSB 変調信号  $S_{v s b}$  の振幅の平均値を求めることができる。

図 27 を参照して、振幅算出器 2 1 から乗算器 3 1 a への入力される振幅信号を  $X_1(t)$  とし、加算器 3 4 からの出力される平均振幅信号を  $X_2(t)$  とし場合の平均フィルタ 2 2 における処理を説明する。図 27 には、制御サイクル  $t$  が 2 の場合が例示されている。なお、説明の簡便化のために、特に必要のない限り、制御サイクル  $t$  を単に「 $t$ 」と呼ぶ。

#### 【 0 0 1 4 】

上述の信号間には、次式 (1) で表される関係が成立する。

$$X_2(t) = K \times X_1(t) + (1 - K) \times X_2(t - 1) \dots \dots \quad (1)$$

#### 【 0 0 1 5 】

上式 (1) に示すように、平均回数を所定の数、例えば 300 回に設定すると、平均係数  $K$  は  $1 / 300$  となる。この場合、 $K = 1 / 300$  を乗算して、それに積分和を  $299 / 300$  倍したものを足しあわせることによって、信号  $X_2$  が得られる。

#### 【 0 0 1 6 】

図 28 に、上述のループフィルタ 2 4 の詳細な構成を示す。ループフィルタ 2 4 は、積分項係数付与器 4 1、乗算器 4 2、加算器 4 3 A、および遅延器 4 4 A を含む。積分項係数付与器 4 1 は、AGC ループのループ感度を表す積分項係数を保持し、要求に応じて積分項係数 A を出力する。乗算器 4 2 は、誤差検出器 2 3 から入力される平均振幅信号  $X_2(t)$  に、積分項係数付与器 4 1 から入力される積分項係数 A を乗算して、 $A \times X_2(t)$  を求めて加算器 4 3 A に出力する。なお、説明の簡便化のために、特に必要のない限り、平均振幅信号  $X_2$  を単に「 $X_2$ 」と呼ぶ。加算器 4 3 A は、乗算器 4 2 から入力される  $A \times X_2(t)$  に、遅延器 4 4 A から入力される  $X_2(t - 1)$  を加算して、 $A \times X_2(t) + X_2(t - 1)$  を求めて、 $X_3(t)$  として PWM 算出器 2 5 に出力するとともに、遅延器 4 4 A に出力する。

#### 【 0 0 1 7 】

$t$  が 1 の時は、遅延器 4 4 A の出力である  $X_2(t - 1 = 0)$  がゼロとなるので、加算器 4 3 A からは  $A \times X_2(t)$  が遅延器 4 4 A に出力されると共に、安定化信号  $X_3(t)$  として PWM 算出器 2 5 に出力される。

$t$  が 2 の場合は、 $A \times X_2(t) + X_2(t - 1)$  が遅延器 4 4 A に出力されると共に、安定化信号  $X_3(t)$  として PWM 算出器 2 5 に出力される。以降、同様に処理される

10

20

30

40

50

。

## 【0018】

上記の信号間には、次式(2)で表される関係が成立する。

$$X_3(t) = \{A \times X_2(t)\} \quad \dots \quad (2)$$

## 【0019】

図29に、上述のPWM算出器25の詳細な構成を示す。PWM算出器25は、オーバーフロー付き加算器51および遅延器52を含む。なお、説明の簡便化のために、特に必要がない限り、安定化信号X3および方形波信号X4をそれぞれ、単に「X3」および「X4」と呼ぶ。

## 【0020】

上記信号間には、次式(3)で表される関係が成立する。

$$X_4(t) = \{X_3(t)\} \quad \dots \quad (3)$$

## 【0021】

なお、ループフィルタ24の出力信号X3がnビット(nは所定の自然数)のビット幅を持ったデジタル信号の場合、ある時刻(制御サイクルt)において、オーバーフロー付き加算器51によりnビットよりも、オーバーフローした場合のみ1が出力され、それ以外の場合は0が出力される。そのようにすれば、0と1の方形波の比率が、ループフィルタ24から出力された信号X3に比例する。

## 【0022】

次に、図30を参照してVSB復調装置DSCの主な動作について説明する。VSB復調装置DSP1は、電源が投入されて運転が開始されると、先ず、ステップ#100の「アナログVSB変調信号受信」サブルーチンが開始される。

10

## 【0023】

ステップ#100において、選局用チューナ11によってアンテナを介して入力される複数のチャンネルに渡るVSB変調信号に対して、同調する受信信号のチャンネルを選局する。選局されたチャンネルのアナログVSB変調信号が受信される。そして、次のステップ#200の「ダウンコンバート」サブルーチンが開始される。

## 【0024】

ステップ#200において、ステップ#100で得られたアナログのVSB変調信号が、ダウンコンバータ12によって、所望の周波数を有するIF信号に変換される。そして、次のステップ#300の「増幅」サブルーチンが開始される。

20

## 【0025】

ステップ#300において、ステップ#200で生成されたIF信号が、AGCアンプ13によって所定のゲインで増幅される。そして、次のステップ#400の「AD変換」サブルーチンが開始される。

## 【0026】

ステップ#400において、ステップ#300で増幅されたIF信号であるアナログVSB変調信号が、AD変換器14によってデジタルのVSB変調信号Svsbに変換される。そして、次のステップ#600の「ヒルベルトフィルタリング」サブルーチンが開始する。

30

## 【0027】

ステップ#600において、ステップ#400で生成されたVSB変調信号Svsbに基づいて、ヒルベルトフィルタ16は直交成分信号を生成する。そして、次のステップ#700の「検波」サブルーチンが開始する。

## 【0028】

ステップ#700において、検波器17は、ステップ#400で得られたVSB変調信号Svsbを、ステップ#600で得られた直交成分信号で検波して、ベースバンド信号を生成する。そして、次のステップ#800の「保管フィルタリング処理」サブルーチンが開始する。

## 【0029】

40

50

ステップ#800において、ステップ#700で得られたベースバンド信号が、補間フィルタ18によってシンボルレート周波数データに変換される。そして、次のステップ#900の「ロールオフフィルタリング」サブルーチンが開始する。

#### 【0030】

ステップ#900において、ステップ#800で得られたシンボルレート周波数データに基づいて、ロールオフフィルタ19は低周波領域シンボルレート周波数信号を生成する。そして、次のステップ#1000の「波形等化処理」サブルーチンが開始する。

#### 【0031】

ステップ#1000において、波形等化器1000が、ステップ#900で得られた低周波領域シンボルレート周波数信号から伝送路に起因する歪みを除去する。そして、次のステップ#1100の「誤り訂正」サブルーチンが開始する。10

#### 【0032】

ステップ#1100において、誤り訂正器1001は、ステップ#1000で波形等化処理された低周波領域シンボルレート周波数信号に、伝送路に起因する誤りを訂正する誤り訂正処理を施す。結果、復調されたトランスポートストリームが、外部のMPEGデコーダに出力される。そして、次のステップ#1200の「C/N検出」サブルーチンが開始する。

#### 【0033】

ステップ#1200において、ステップ#1100における誤り訂正器1001の誤り訂正処理に基づいて、伝送路のノイズ成分を算出しC/N量を算出する。20

#### 【0034】

##### 【発明が解決しようとする課題】

しかしながら、放送局から送信されたデジタル変調信号波Sbは大気中を伝播してアンテナ10で受信されるまでに、種々の妨害要因によって劣化される。妨害要因としては、建物などの巨大固定物或いは飛行機や自動車による反射および遮断がある。さらに、他の電波源から発信された電波による干渉、自然現象や人為的要因による電磁界の干渉がある。また、卑近な例としては、アンテナ10の周囲が人が移動するだけで、アンテナ10で受信されるVSB変調信号波Sbの受信レベルは著しく変動する。このようなVSB変調信号波Sbの受信レベルの変動は、すなわち、VSB変調信号波Sbの品質の劣化であり、VSB復調装置の復調性能に多大な影響を与える。30

#### 【0035】

妨害要因による影響の一つとして、誤り訂正器1001によって実行される誤り訂正処理時のビット誤り率がある。このビット誤り率は、AGC回路(AGC15)の平均フィルタ(平均フィルタ22)の平均係数(第1の平均係数K)の値によって制御することができる。平均係数を大きくすると、送信電波のアンテナでの受信レベルの変動量が大きくても適応できるが、装置として熱雑音が増加し、ビット誤り率が劣化する。逆に、平均係数を小さくすると、電波の受信レベルの変動量が大きい場合、AGC回路が追従しなくなるが、装置としての熱雑音が減少し、ビット誤り率が良化する。

#### 【0036】

従来のデジタル復調装置において、AGC回路の平均フィルタの平均係数は一意に決まっているため、アンテナへ送られてきた電波の受信レベルの変動量に対する性能と、装置全体のビット誤り率に対する性能の2つを同時に満たすことができないという問題がある。本発明は、この点に着目して、電波の受信レベルの変動量および装置全体のビット誤り率に応じて、平均フィルタの平均係数を適正かつ動的に設定できるデジタル復調装置を提供することを目的とする。40

#### 【0037】

##### 【課題を解決するための手段および発明の効果】

第1の発明は、受信された空中を伝播するデジタル変調信号波を所定の振幅を有するように自動調整される利得で増幅してデジタル信号に復調するデジタル復調装置であって、受信されたデジタル信号波の受信レベル変動量を検出する受信レベル変動量検出器と、50

検出された受信レベル変動量に基づいて、利得を調整する利得調整器とを備えるデジタル復調装置。

【0038】

上記のように、第1の発明においては、空中を伝播してくる過程における様々な妨害要因によって変動する、デジタル変調信号波の受信状態に応じて、自動利得制御増幅処理を制御することによって、高品位にデジタル信号を復調できる。

【0039】

第2の発明は、第1の発明において、受信レベル変動量検出器は、受信されたデジタル信号波の振幅に基づいて、受信レベル変動量を検出することを特徴とする。

【0040】

第3の発明は、第1の発明において、受信レベル変動量検出器は、受信されたデジタル信号波の誤り率に基づいて、受信レベル変動量を検出することを特徴とする。

【0041】

第4の発明は、第1の発明において、受信レベル変動量検出器は、受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調器と、

第1のデジタル変調信号を利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅器と、

第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換器と、

第3のデジタル変調信号の振幅に基づいて、第1のデジタル変調信号の受信レベル変動量を検出する同調信号受信レベル変動量検出器とを備え、利得調整器は、検出された第3のデジタル変調信号の受信レベル変動量に基づいて、利得を調整することを特徴とする。

【0042】

第5の発明は、第4の発明において、同調信号受信レベル変動量検出器は、さらに、第3のデジタル変調信号の振幅値を検出する振幅検出器と、

検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、

検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、

検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタとを備え、同調信号受信レベル変動量検出器は生成された安定化信号に基づいて受信レベル変動量を検出することを特徴とする。

【0043】

第6の発明は、第5の発明において、同調信号受信レベル変動量検出器は、さらに、安定化信号の任意の2つの値の差を検出する2値差検出器と、

2値差を所定値の閾値とを比較することによって、受信レベル変動量を検出することを特徴とする。

【0044】

上記のように、第6の発明においては、閾値の値および数を任意に設定することによって、受信するデジタル変調波の種類や受信状態に応じて、きめ細やかにゲイン調整でき、より高品位なデジタル信号を復調できる。

【0045】

第7の発明は、第6の発明において、同調信号受信レベル変動量検出器は、比較結果を示す値を有するレベル変動量信号を生成し、利得制御器はレベル変動量信号に基づいて、利得を調整することを特徴とする。

【0046】

第8の発明は、第7の発明において平均フィルタは、レベル変動量信号の値に基づいて平均係数の値を適応的に設定する適応平均フィルタであり、検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できること

10

20

30

40

50

を特徴とする。

【0047】

上記のように、第8の発明においては、受信レベル変動に応じて平均係数を設定するので、受信レベル変動に対応した適用平均フィルタリングができる。

【0048】

第9の発明は、第8の発明において、平均フィルタは、第1の平均係数と、第1の平均係数より大きな第2の平均係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の平均係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の平均係数を選択することを特徴とする。

【0049】

10

第10の発明は、第7の発明において、ループフィルタは、レベル変動量信号の値に基づいて、積分項係数の値を変動させる適応ループフィルタであり、検出された受信レベル変動量に応じて積分項係数係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とする。

【0050】

上記のように、第10の発明においては、受信レベル変動に応じて積分項係数を設定するので、受信レベル変動に対応した適用ループフィルタリングができる。

【0051】

第11の発明は、第10の発明において、ループフィルタは、第1の積分項係数と、第1の積分項係数より大きな第2の積分項係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の積分項係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の積分項係数を選択することを特徴とする。

20

【0052】

第12の発明は、第6の発明において、同調信号受信レベル変動量検出器は、さらに、安定化信号を0と1で表される方形波信号に変換するPWM算出器と、方形波信号から低域周波成分を抽出して低周波方形波信号を生成するローパスフィルタとを備え、

同調信号受信レベル変動量検出器は、低周波方形波信号に基づいて、受信レベル変動量を検出することを特徴とする。

30

【0053】

第13の発明は、第12の発明において、利得調整器は、低周波方形波信号に基づいて、利得を調整することを特徴とする。

【0054】

第14の発明は、第12の発明において、同調信号受信レベル変動量検出器は、さらに、低周波方形波信号に基づいて、自動利得制御増幅器の利得を調整する利得調整信号を生成する利得調整信号生成器とを備え、同調信号受信レベル変動量検出器は、利得調整信号に基づいて、受信レベル変動量を検出することを特徴とする。

【0055】

第15の発明は、第14の発明において、利得調整器は、利得調整信号に基づいて、利得を調整することを特徴とする。

40

【0056】

第16の発明は、第4の発明において、同調信号受信レベル変動量検出器はさらに、第3のデジタル変調信号から直交成分を作り出すヒルベルトフィルタと、第3のデジタル変調信号の周波数と同調器の発振周波数との誤差を検出補正しベースバンド信号に周波数変換する検波器と、システムクロック周波数データに基づいて、ベースバンド信号からシンボルレート周波数データに変換する補間フィルタと、シンボルレート周波数データを所望のロールオフ率で低域成分を抽出して低域シンボルレート周波数データを生成するロールオフフィルタと、

50

低域シンボルレート周波数データから伝送路に起因する歪みを除去する波形等化器と、波形等化された低域シンボルレート周波数データに、伝送路に起因する誤りを訂正する誤り訂正器と、

誤り訂正に基づいて、第3のデジタル復調信号の誤り率量を検出する誤り率検出器とを備え、受信レベル変動量検出器は検出された誤り率に基づいて、受信レベル変動量を検出することを特徴とする。

#### 【0057】

第17の発明は、第16の発明において、同調信号受信レベル変動量検出器は、さらに、第3のデジタル変調信号の振幅値を検出する振幅検出器と、

検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、10

検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、

検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタと、

検出された誤り率を所定値の閾値とを比較することによって、受信レベル変動量を検出することを特徴とする。

#### 【0058】

第18の発明は、第17の発明において、同調信号受信レベル変動量検出器は、比較結果を示す値を有するレベル変動量信号を生成し、利得調整器はレベル変動量信号に基づいて、利得を調整することを特徴とする。20

#### 【0059】

第19の発明は、第18の発明において、平均フィルタ、レベル変動量信号の値に基づいて平均係数の値を適応的に設定する適応平均フィルタであり、検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とする。

#### 【0060】

第20の発明は、第19の発明において、平均フィルタは、第1の平均係数と、第1の平均係数より大きな第2の平均係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の平均係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の平均係数を選択することを特徴とする。30

#### 【0061】

第21の発明は、第18の発明において、ループフィルタは、レベル変動量信号の値に基づいて、積分項係数の値を適応的に設定する適応平均フィルタであり、検出された受信レベル変動量に応じて積分項係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とする。

#### 【0062】

第22の発明は、第21の発明において、ループフィルタは、第1の積分項係数と、第1の積分項係数より大きな第2の積分項係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の積分項係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の積分項係数を選択することを特徴とする。40

#### 【0063】

第23の発明は、第17の発明において、同調信号受信レベル変動量検出器は、さらに、安定化信号を0と1で表される方形波信号に変換するPWM算出器と、

方形波信号から低域周波成分を抽出して低周波方形波信号を生成するローパスフィルタと、、

低周波方形波信号に基づいて、自動利得制御増幅器の利得を調整する利得調整信号を生成する利得調整信号生成器とを備え、利得調整器は利得調整信号に基づいて、利得を調整することを特徴とする。

#### 【0064】

10

20

30

40

50

第24の発明は、第2の発明において、受信レベル変動量検出器は、受信されたデジタル変調信号波から所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成する同調器と、第1のデジタル変調信号を利得で増幅して、所望の振幅値を有する第2のデジタル変調信号を生成する自動利得制御増幅器と、第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号を生成するアナログデジタル変換器と、受信されたデジタル変調波振幅に基づいて、受信レベル変動量を検出する同調信号受信レベル変動量検出器とを備え、利得調整器は、検出された受信レベル変動量に基づいて、利得を調整することを特徴とする。

10

## 【0065】

第25の発明は、第24の発明において、同調信号受信レベル変動量検出器は、さらに、第3のデジタル変調信号の振幅値を検出する振幅検出器と、検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタとを備え、同調信号受信レベル変動量検出器は検出された安定化信号に基づいて受信レベル変動量を検出することを特徴とする。

20

## 【0066】

第26の発明は、第25の発明において、同調信号受信レベル変動量検出器は、さらに、安定化信号の任意の2つの値の差を検出する2値差検出器と、2値差を所定値の閾値とを比較することによって、受信レベル変動量を検出することを特徴とする。

## 【0067】

第27の発明は、第26の発明において、同調信号受信レベル変動量検出器は、比較結果を示す値を有するレベル変動量信号を生成し、利得制御器はレベル変動量信号に基づいて、利得を調整することを特徴とする。

## 【0068】

30

第28の発明は、第27の発明において、平均フィルタは、レベル変動量信号の値に基づいて平均係数の値を適応的に設定する適応平均フィルタであり、検出された受信レベル変動量に応じて平均係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とする。

## 【0069】

第29の発明は、第28の発明において、平均フィルタは、第1の平均係数と、第1の平均係数より大きな第2の平均係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の平均係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の平均係数を選択することを特徴とする。

## 【0070】

40

第30の発明は、第27の発明において、ループフィルタは、レベル変動量信号の値に基づいて、積分項係数の値を適応的に設定する適応平均フィルタであり、検出された受信レベル変動量に応じて積分項係数を最適値に設定することによって高品位にデジタル信号を復調できることを特徴とする。

## 【0071】

第31の発明は、第30の発明において、ループフィルタは、第1の積分項係数と、第1の積分項係数より大きな第2の積分項係数とを備え、レベル変動量信号が検出されたレベル変動量が閾値より小さい場合には第1の積分項係数を選択し、レベル変動量信号が検出されたレベル変動量が閾値より小さくない場合には第2の積分項係数を選択することを特徴とする。

50

## 【0072】

第32の発明は、第26の発明において、同調信号受信レベル変動量検出器は、さらに、安定化信号を0と1で表される方形波信号に変換するPWM算出器と、方形波信号から低域周波成分を抽出して低周波方形波信号を生成するローパスフィルタと、低周波方形波信号に基づいて、自動利得制御増幅器の利得を調整する利得調整信号を生成する利得調整信号生成器とを備え、利得調整器は利得調整信号に基づいて、利得を調整することを特徴とする。

## 【0073】

第33の発明は、受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号として、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、第3のデジタル変調信号の振幅値を検出する振幅検出器と、検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタと、検出された安定化信号に基づいて受信レベル変動量を検出する受信レベル変動量検出器と、検出された受信レベル変動量に基づいて、平均フィルタの平均係数の値を適応的に設定する平均係数調整器とを備える自動利得制御装置。

## 【0074】

第34の発明は、受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号として、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、第3のデジタル変調信号の振幅値を検出する振幅検出器と、検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタと、検出された安定化信号に基づいて受信レベル変動量を検出する受信レベル変動量検出器と、検出された受信レベル変動量に基づいて、ループフィルタの積分項係数の値を適応的に設定する積分項係数調整器とを備える自動利得制御装置。

## 【0075】

第35の発明は、受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号として、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、第3のデジタル変調信号の振幅値を検出する振幅検出器と、検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、

10

20

30

40

50

検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタと、  
受信されたデジタル変調信号波の振幅に基づいて、受信レベル変動量を検出する受信レベル変動量検出器と、  
検出された受信レベル変動量に基づいて、平均フィルタの平均係数の値を適応的に設定する平均係数調整器とを備える自動利得制御装置。

## 【0076】

第36の発明は、受信された空中を伝播するデジタル変調信号波を所望の周波数のデジタル変調信号を抽出して第1のデジタル変調信号を生成し、第1のデジタル変調信号を所定の利得で自動利得制御増幅して所望の振幅値を有する第2のデジタル変調信号を生成し、  
第2のデジタル変調信号をデジタル信号に変換して第3のデジタル変調信号して、デジタル信号を復調するデジタル復調装置の利得を調整する自動利得制御装置であって、

10

第3のデジタル変調信号の振幅値を検出する振幅検出器と、

検出された振幅値を、所定の平均係数を用いて平均フィルタリングして平均振幅値を検出する第1の平均フィルタと、

検出された平均振幅値と所望の平均値との誤差を検出する誤差検出器と、

検出された誤差を、所定の積分項係数を用いてループフィルタリングして自動利得制御増幅処理を安定させる安定化信号を生成するループフィルタと、

受信されたデジタル変調信号波の振幅に基づいて、受信レベル変動量を検出する受信レベル変動量検出器と、

20

検出された受信レベル変動量に基づいて、ループフィルタの積分項係数の値を適応的に設定する積分項係数調整器とを備える自動利得制御装置。

## 【0077】

## 【発明の実施の形態】

以下に、図1、図2、図3、図4、図5、図6、および図7を参照して、本発明の第1の実施形態にかかるデジタル復調装置について説明する。図8、図9、図10、図11、図12、図13および図14を参照して、本発明の第2の実施形態にかかるデジタル復調装置について説明する。図15、図16、図17、図18および図19を参照して、本発明の第3の実施形態にかかるデジタル復調装置について説明する。そして、図20、図21、図22、図23、および図24を参照して、本発明の第4の実施形態にかかるデジタル復調装置について説明する。

30

## 【0078】

## (第1の実施形態)

図1に、本発明の第1実施形態にかかるデジタル装置を、VSB復調装置として構成した例を示す。VSB復調装置DSP1は、アンテナ10、選局用チューナ11、ダウンコンバータ12、AGCアンプ13、AD変換器14、適応AGC15A、ヒルベルトフィルタ16、検波器17、補間フィルタ18、ロールオフフィルタ19、波形等化器1000、誤り訂正器1001、およびC/N検出器1002を含む。

## 【0079】

アンテナ10は、放送局から複数のチャンネルに渡って送信されてくるVSB変調信号波Sbを受信する。選局用チューナ11は、特定のチャンネル周波数に同調して、アンテナ10で受信された複数チャンネルに渡るVSB変調信号波Sbから特定のチャンネルのVSB変調信号を取り出す。ダウンコンバータ12は、選局用チューナ11に接続されて、選局用チューナ11から出力される選局されたVSB変調信号の周波数を所望のIF周波数に周波数変換する。

40

## 【0080】

AGCアンプ13は、ダウンコンバータ12から出力されるIF信号の振幅値を所望の大きさにゲインを調整するゲインコントロールアンプである。AD変換器14は、AGCアンプ13から出力されるIF周波数に周波数変換され、かつ所望の大きさにゲイン調整されたアナログVSB変調信号を、シンボル周波数の2倍の周波数を用いて、デジタル信号

50

に変換する。

【0081】

適応 A G C 1 5 A は、ゲインコントローラであり、A D 変換器 1 4 から出力されるデジタルの V S B 変調信号（以降、特に必要のない限り、単に「V S B 変調信号」と呼ぶ。）S v s b の振幅の平均値を計算すると共に、V S B 変調信号 S v s b の受信レベル変動を評価して、V S B 復調装置として正常動作するための所望の振幅を持つデジタル信号を生成する。このデジタル信号は、A G C アンプ 1 3 のゲインを所望の値にするための制御信号として、A G C アンプ 1 3 に出力される。この制御信号はV S B 変調信号 S v s b の受信レベル変動が適応されており、この意味において、受信レベル変動適応制御信号 S a c と呼ぶ。

10

後ほど図 2 を参照して詳述するが、本実施形態においては、適応 A G C 1 5 A は、A D 変換器 1 4 から出力されるV S B 変調信号 S v s b から所望の振幅値を算出して、受信するデジタル変調信号の振幅のレベル変動量を計算し、その変動量が小さい時は、平均フィルタの平均係数を小さくし、その変動量が大きい時は、平均フィルタの平均係数を大きくする適応平均フィルタを備え受信レベル変動適応制御信号 S a c をA G C アンプ 1 3 へ入力する。

【0082】

A G C アンプ 1 3 は、適応 A G C 1 5 A から出力される受信レベル変動適応制御信号 S a c に基づいて、ダウンコンバータ 1 2 から入力されるV S B 変調信号 S v s b の振幅を調整した後、A D 変換器 1 4 に出力する。このように、A G C アンプ 1 3 、A D 変換器 1 4 、および適応 A G C 1 5 A の間で構成されるフィードバック回路により所望の振幅を有するV S B 変調信号 S v s b が得られる。これについては、後ほど図 2 、図 3 、図 4 および図 5 を参照して詳しく説明する。

20

【0083】

ヒルベルトフィルタ 1 6 は、A D 変換器 1 4 から出力されるV S B 変調信号 S v s b の直交成分を抽出して直交成分信号を検波器 1 7 に出力する。検波器 1 7 は、A D 変換器 1 4 から出力されるV S B 変調信号 S v s b と、ヒルベルトフィルタ 1 6 から出力される直交成分信号に基づいて、送信されてきたV S B 変調信号 S v s b と選局用チューナ 1 1 の発振器の周波数誤差を検出補正してベースバンド信号を生成する。

補間フィルタ 1 8 は、装置クロック周波数データに基づいて、検波器 1 7 から出力されるベースバンド信号をシンボルレート周波数データに変換する。

30

【0084】

ロールオフフィルタ 1 9 は、補間フィルタ 1 8 から入力されるシンボルレート周波数データから、所望のロールオフ率で低周波領域信号を抽出する。波形等化器 1 0 0 0 は、ロールオフフィルタ 1 9 から出力される低周波領域シンボルレート周波数信号から伝送路に起因する歪みを除去して波形等化処理を施す。誤り訂正器 1 0 0 1 は、波形等化器 1 0 0 0 から出力される波形等化された低周波領域シンボルレート周波数信号に、伝送路に起因する誤りを訂正する誤り訂正処理を施して、トランスポートストリームを復調する。復調されたトランスポートストリームは、後続のM P E G デコーダ（図示せず）に出力される。なお、C / N 検出器 1 0 0 2 は、誤り訂正器 1 0 0 1 に接続されて、誤り訂正器 1 0 0 1 による誤り訂正処理から伝送路のノイズ成分を算出し C / N 量を算出するして、C / N 信号 S c n を生成する。

40

【0085】

図 2 を参照して、適応 A G C 1 5 A について説明する。適応 A G C 1 5 A は振幅算出器 2 1 、適応平均フィルタ 2 2 A 、誤差検出器 2 3 、ループフィルタ 2 4 、P W M 算出器 2 5 、ローパスフィルタ 2 6 、オペアンプ 2 7 、およびレベル変動量検出器 6 2 A を含む。適応 A G C 1 5 A は、上述のように、A D 変換器 1 4 の出力信号を用いて振幅の平均値を計算し装置として正常動作するための所望の振幅を持つデジタル信号をA D 変換器に入力するための受信レベル変動適応制御信号 S a c を算出し、A G C アンプ 1 3 にその受信レベル変動適応制御信号 S a c を出力する。

50

## 【0086】

そのために、振幅算出器21は、上述のA/D変換器14から入力されるVSB変調信号S<sub>v s b</sub>の出力値の絶対値を計算して振幅を求める。そして、振幅算出器21は、求めた振幅を表す振幅信号を出力する。適応平均フィルタ22Aは、振幅算出器21から入力される振幅信号およびレベル変動量検出器62Aから入力されるレベル変動信号S<sub>s w</sub>に基づいて、VSB変調信号S<sub>v s b</sub>の振幅の平均値をVSB変調信号S<sub>v s b</sub>の受信レベル変動に応じて算出し、適応化平均振幅信号S<sub>a a</sub>を出力する。

誤差検出器23は、適応平均フィルタ22Aから入力される適応化平均振幅信号S<sub>a a</sub>に基づいて、VSB変調信号S<sub>v s b</sub>の実際の平均振幅値とVSB復調装置全体が正常に動作するための所望の平均振幅値との誤差E<sub>a</sub>を検出して、平均振幅誤差信号S<sub>E a</sub>を出力する。

10

## 【0087】

ループフィルタ24は、誤差検出器23から入力される平均振幅誤差信号に基づいて、検出した誤差E<sub>a</sub>を積分して安定化信号S<sub>S p</sub>を生成して適応AGC15A全体のループを安定させる。

## 【0088】

レベル変動量検出器62Aは、ループフィルタ24から出力される安定化信号S<sub>S p</sub>に基づいて、VSB変調信号S<sub>v s b</sub>の受信レベル変動を検出し、検出した受信レベル変動量を表すレベル変動信号S<sub>s w</sub>を生成する。つまり、アンテナ10で受信した信号のレベル変動量が大きい場合は、ループフィルタ24の出力値の変動量が大きく、レベル変動量が小さい場合はループフィルタ24の出力値の変動量が小さくなるため、ループフィルタ24からの出力される安定化信号S<sub>S p</sub>の値をレベル変動量算出器62Aにおいて算出して、レベル変動信号S<sub>s w</sub>を生成する。

20

## 【0089】

適応平均フィルタ22Aは、レベル変動量検出器62Aから入力されるレベル変動信号S<sub>s w</sub>に基づいて、内部の平均係数を変えることによって、VSB変調信号S<sub>v s b</sub>の受信レベル変動に応じた平均化処理を行って、上述の適応化平均振幅信号S<sub>a a</sub>を生成する。この意味において、レベル変動信号S<sub>s w</sub>は平均係数制御信号とも言える。なお、適応平均フィルタ22Aの内部処理については、後ほど図3を参照して、詳しく説明する。

## 【0090】

30

PWM算出器25は、ループフィルタ24から出力される安定化信号S<sub>S p</sub>を0と1の方形波の比率が誤差情報を示す方形波信号S<sub>r</sub>に変換する。ローパスフィルタ26は、PWM算出器25から入力される方形波信号S<sub>r</sub>から低域周波成分を抜き出し安定した所望のレベルに落ち着かせて、低周波方形波信号S<sub>r 1</sub>を生成する。オペアンプ27は、AGC15A全体のループゲインを調整するために、ローパスフィルタ26から入力される低周波方形波信号S<sub>r 1</sub>をAGCアンプ13に適切な値の大きさに増幅させて、受信レベル変動適応制御信号S<sub>a c</sub>としてAGCアンプ13に入力する。

## 【0091】

図3を参照して、適応平均フィルタ22Aについて説明する。適応平均フィルタ22Aは、乗算器31a、乗算器31b、遅延器35、第1の小レベル変動平均係数付与器71、第1の大レベル変動平均係数付与器72、第1の切り換えスイッチ73、第2の小レベル変動平均係数付与器74、第2の大レベル変動量平均係数付与器75、および第2の切り換えスイッチ76を含む。

40

## 【0092】

第1の小レベル変動平均係数付与器71は、レベル変動量が小さい場合に適した平均係数である第1の小レベル変動量平均係数K<sub>A</sub>を保持し、要求に応じて第1の小レベル変動量平均係数K<sub>A</sub>を出力する。第1の大レベル変動平均係数付与器72は、レベル変動量が大きい場合に適した平均係数である第1の大レベル変動量平均係数K<sub>B</sub>を保持し、要求に応じて第1の大レベル変動量平均係数K<sub>B</sub>を出力する。

## 【0093】

50

第1の切り換えスイッチ73は、第1の小レベル変動平均係数付与器71の出力ポート、第1の大レベル変動平均係数付与器72の出力ポート、乗算器31aの入力ポート、およびレベル変動量検出器62Aの出力ポートに接続されている。そして、レベル変動量検出器62Aから入力される、レベル変動信号Sswに基づいて、第1の切り換えスイッチ73は第1の小レベル変動平均係数付与器71或いは第1の大レベル変動平均係数付与器72のいずれか一方の出力ポートを選択して、乗算器31aの入力ポートに接続する。結果、第1の小レベル変動量平均係数KA或いは第1の大レベル変動量平均係数KBのいずれか、レベル変動信号Sswが示す方が乗算器31aに入力される。

#### 【0094】

第2の小レベル変動平均係数付与器74は、1から第1の小レベル変動量平均係数KAを減じた値、つまり「1-KA」を第2の小レベル変動量平均係数として保持し、要求に応じて第2の小レベル変動量平均係数1-KAを出力する。第2の大レベル変動平均係数付与器75は、1から第1の第1の大レベル変動量平均係数KBを減じた値、つまり「1-KB」を第2の大レベル変動量平均係数1-KBとして保持し、要求に応じて第2の小レベル変動量平均係数1-KBを出力する。

10

#### 【0095】

第2の切り換えスイッチ76は、第2の小レベル変動平均係数付与器74の出力ポート、第2の大レベル変動平均係数付与器75の出力ポート、乗算器31bの入力ポートに接続される出力ポート、およびレベル変動量検出器62Aの出力ポートに接続されている。そして、レベル変動量検出器62Aから入力される、レベル変動信号Sswに基づいて、第2の小レベル変動平均係数付与器74或いは第2の大レベル変動平均係数付与器75のいずれか一方の出力ポートを選択して、乗算器31bの入力ポートに接続する。結果、第2の小レベル変動量平均係数1-KA或いは第2の小レベル変動量平均係数1-KBのいずれか、レベル変動信号Sswが示す方が乗算器31aに入力される。

20

#### 【0096】

なお、本実施形態においては、受信レベル変動量を大(KB、1-KB)と低(KA、1-KA)の2段階に分けて識別しているので、レベル変動量検出器62Aで生成されるレベル変動信号Sswは、好ましくは、それぞれ大と低に対応する二値の値を有するよう生成される。また、後述するように、レベル変動信号Sswは初期値として、大レベル変動に対応する値を有する。なお、受信レベル変動量の識別段数は、必要処理精度に応じて任意に増やしても良い。また、説明の簡便化のために、特に必要のない限り、第2の小レベル変動量平均係数1-KAおよび第2の大レベル変動量平均係数1-KBをそれぞれ、単に「1-KA」および「1-KB」と呼ぶ。

30

#### 【0097】

以下に、適応平均フィルタ22Aの内部処理について、振幅算出器21から入力される振幅信号SaをX1(t)と表し、適応平均フィルタ22Aから出力される適応化平均振幅信号Sa'aをX2(t)と表して説明する。

#### 【0098】

先ず、レベル変動信号Sswの値がレベル変動閾値Lthより小さい、つまりVSB変調信号Svsbの受信レベル変動が小さい場合について考える。この場合、第1の切り換えスイッチ73は第1の小レベル変動平均係数付与器71を選択し、第2の切り換えスイッチ76は第2の小レベル変動平均係数付与器74を選択する。結果、乗算器31aには第1の小レベル変動量平均係数KAが入力され、乗算器31bには第2の小レベル変動量平均係数1-KAが入力される。

40

#### 【0099】

結果、乗算器31bにおいて、遅延器35から出力されたKA×X2(t-1)と、第2の小レベル変動平均係数付与器74から出力された1-KAが乗算されて、(1-KA)×KA×X2(t-1)が得られる。この(1-KA)×KA×X2(t-1)が加算器34に出力される。加算器34においては、乗算器31aから入力されたKA×X1(t)と、乗算器31bから入力された(1-KA)×X2(t-1)が加算されて、KA×

50

$X_1(t) + (1 - K_A) \times X_2(t - 1)$  が得られる。この  $K_A \times X_1(t) + (1 - K_A) \times X_2(t - 1)$  が、遅延器 35 に入力されると共に、誤差検出器 23 に対して適応化平均振幅信号  $S_{aa}(X_2(t))$  として出力される。

#### 【0100】

次に、レベル変動信号  $S_{sw}$  の値がレベル変動閾値  $L_{th}$  より大きい、つまり  $VSB$  変調信号  $S_{vsb}$  の受信レベル変動が大きい場合について考える。この場合、第1の切り換えスイッチ 73 は第1の大レベル変動平均係数付与器 72 を選択し、第2の切り換えスイッチ 76 は第2の大レベル変動平均係数付与器 75 を選択する。結果、乗算器 31a には第1の大レベル変動量平均係数  $K_B$  が入力され、乗算器 31b には第2の小レベル変動量平均係数  $1 - K_B$  が入力される。

10

#### 【0101】

なお、閾値  $L_{th}$  の設定方法について、一例を挙げて説明する。今、入力された  $VSB$  変調信号  $S_{vsb}$  のレベル変動が、振幅差（値差  $D$ ）が 6 dB である場合は、レベル変動閾値  $L_{th}$  は 10 Hz と設定する。振幅差（値差  $D$ ）は 6 dB である必要もなく、振幅差（値差  $D$ ）に応じて、レベル変動閾値  $L_{th}$  は 10 Hz 以外の適切な値に設定されることも言うまでもない。

#### 【0102】

結果、乗算器 31b において、遅延器 35 から出力された  $K_B \times X_2(t - 1)$  と、第2の大レベル変動平均係数付与器 75 から入力された  $1 - K_B$  が乗算されて、 $(1 - K_B) \times X_2(t - 1)$  が得られる。この  $(1 - K_B) \times X_2(t - 1)$  が加算器 34 に出力される。加算器 34 においては、乗算器 31a から入力された  $K_B \times X_1(t)$  と、乗算器 31b から入力された  $(1 - K_B) \times X_2(t - 1)$  が加算されて、 $K_B \times X_1(t) + (1 - K_B) \times X_2(t - 1)$  が、遅延器 35 に入力されると共に、誤差検出器 23 に対して適応化平均振幅信号  $S_{aa}(X_2(t))$  として出力される。

20

#### 【0103】

上述の信号間には、次式(4)で表される関係が成立する。

$$\begin{aligned} X_2(t) &= K_A \times X_1(t) + (1 - K_A) \times X_2(t - 1) \\ &= K_B \times X_1(t) + (1 - K_B) \times X_2(t - 1) \end{aligned}$$

30

• • • (4)

#### 【0104】

なお、上式(4)は、連続する2つの制御サイクル  $t$  および  $t - 1$  のおける関係をしたものである。なお、本実施形態においては、小レベル変動量平均係数  $K_A$  および大レベル変動量平均係数  $K_B$  は一例として、それぞれ 1/1000 および 1/200 に設定される。そして、レベル変動量が小さい場合には、1/1000 を乗算して、それに積分和 999/1000 倍したものを足しあわせて、 $X_2(t)$  が求められる。レベル変動量が大きい場合には、1/200 を乗算して、それに積分和 199/200 倍したものを足しあわせて、 $X_2(t)$  が求められる。

40

#### 【0105】

次に、図4を参照して  $VSB$  復調装置 DSp1 の主な動作について説明する。 $VSB$  復調装置 DSp1 は、電源が投入されて運転が開始されると、先ず、ステップ #100 の「アナログ  $VSB$  変調信号  $S_{vsb}$  受信」サブルーチンが開始される。

#### 【0106】

ステップ #100 において、選局用チューナ 11 によってアンテナ 10 を介して入力される複数のチャンネルに渡る  $VSB$  変調信号に対して、同調する受信信号のチャンネルを選局する。選局されたチャンネルのアナログ  $VSB$  変調信号が受信される。そして、次のステップ #200 の「ダウンコンバート」サブルーチンが開始される。

#### 【0107】

50

ステップ#200において、ステップ#100で得られたアナログのVSB変調信号Svbが、ダウンコンバータ12によって、所望の周波数を有するIF信号に変換される。そして、次のステップ#300の「増幅」サブルーチンが開始される。

【0108】

ステップ#300において、ステップ#200で生成されたIF信号が、AGCアンプ13によって所定のゲインで増幅される。そして、次のステップ#400の「AD変換」サブルーチンが開始される。

【0109】

ステップ#400において、ステップ#300で増幅されたIF信号であるアナログVSB変調信号が、AD変換器14によってデジタルのVSB変調信号Svbに変換される。そして、次のステップ#500Aの「VSB変調信号に基づく受信レベル変動検出および適応平均フィルタリングによるゲイン制御」サブルーチンが開始される。10

【0110】

ステップ#500Aにおいて、ステップ#400で生成されたVSB変調信号Svbの受信レベル変動に基づいて、適応AGC15Aが受信レベル変動適応制御信号Sacを生成して、上述のステップ#300におけるAGCアンプ13のゲイン値を制御する。つまり、VSB復調装置DSP1の運転開始後初めてのステップ#300においては、AGCアンプ13は予め定められたゲイン値を用いる。そして、本ステップ以降は、AGCアンプ13は、適応AGC15Aによって制御されたゲイン値を用いる。次のステップ#600の「ヒルベルトフィルタリング」サブルーチンが開始する。20

【0111】

ステップ#600において、ステップ#400で生成されたVSB変調信号Svbに基づいて、ヒルベルトフィルタ16は直交成分信号を生成する。そして、次のステップ#700の「検波」サブルーチンが開始する。

【0112】

ステップ#700において、検波器17は、ステップ#400で得られたVSB変調信号Svbを、ステップ#600で得られた直交成分信号で検波して、ベースバンド信号を生成する。そして、次のステップ#800の「波形処理」サブルーチンが開始する。

【0113】

ステップ#800において、ステップ#700で得られたベースバンド信号が、補間フィルタ18によってシンボルレート周波数データに変換される。そして、次のステップ#900の「ロールオフフィルタリング」サブルーチンが開始する。30

【0114】

ステップ#900において、ステップ#800で得られたシンボルレート周波数データに基づいて、ロールオフフィルタ19は低周波領域シンボルレート周波数信号を生成する。そして、次のステップ#1000の「補間フィルタリング処理」サブルーチンが開始する。40

【0115】

ステップ#1000において、波形等化器1000が、ステップ#900で得られた低周波領域シンボルレート周波数信号から伝送路に起因する歪みを除去する。そして、次のステップ#1100の「誤り訂正」サブルーチンが開始する。

【0116】

ステップ#1100において、誤り訂正器1001は、ステップ#1000で波形等化処理された低周波領域シンボルレート周波数信号に、伝送路に起因する誤りを訂正する誤り訂正処理を施す。結果、復調されたトランスポートストリームが、外部のMPEGデコーダに出力される。そして、次のステップ#1200の「C/N検出」サブルーチンが開始する。

【0117】

ステップ#1200において、ステップ#1100における誤り訂正器1001の誤り訂正処理に基づいて、伝送路のノイズ成分を算出しC/N量を算出する。50

## 【0118】

上述のように、VSB復調装置DSP1においては、ステップ#400で生成されたVSB変調信号Svbの受信レベル変動に基づいて、ステップ#500Aにおいて、適応AGC15Aの適応平均フィルタ22Aを適正に設定することによって、上述のステップ#300におけるAGCアンプ13のゲイン値を制御する。このことにより、受信変動レベルに対応した適正なゲインでVSB変調信号Svbを増幅することによって、高品位なデジタル信号を復調できる。

## 【0119】

次に、図5に示すフローチャートを参照して、主に適応AGC15Aによって実行される、上述のステップ#500Aの「VSB変調信号に基づく受信レベル変動検出および適応ループフィルタリングによるゲイン制御」サブルーチンの詳細について説明する。ステップ#400で生成されたVSB変調信号SvbがAD変換器14から、適応AGC15Aの振幅算出器21に入力された時点で、ステップ#500Aの処理が開始する。

10

## 【0120】

先ず、ステップS2において、振幅算出器21が入力されたVSB変調信号Svbの振幅を求めて、振幅信号Saを生成して適応平均フィルタ22Aに出力する。そして、処理は次のステップS4Aに進む。

## 【0121】

ステップS4Aにおいて、適応平均フィルタ22Aは、レベル変動量検出器62Aから入力されるレベル変動信号Sswに基づいて、それぞれ第1の大レベル変動量平均係数KBおよび第2の大レベル変動量平均係数1-KBを初期値として設定する。前述のように、レベル変動量検出器62Aは、VSB変調信号Svbの受信変動レベルを検出していないVSB復調装置DSP1の運転開始時には、大レベル変動を示す値のレベル変動信号Sswを出力するように設定されているからである。

20

## 【0122】

具体的には、第1の切り替えスイッチ73は第1の大レベル変動平均係数付与器72を選択して、第1の大レベル変動量平均係数KBを乗算器31aに入力させる。第2の切り替えスイッチ76は、第2の大レベル変動平均係数付与器75を選択して、第2の大レベル変動量平均係数1-KBを乗算器31bに入力させる。そして、処理は次のステップS6に進む。

30

## 【0123】

ステップS6において、ステップS4Aで選択された第1の大レベル変動量平均係数KBおよび第2の大レベル変動量平均係数1-KBに基づいて、平均化処理が実施され、 $K_B \times X_1(t) + (1 - K_B) \times X_1(t - 1)$ が求められて、適応化平均振幅信号Sa aとして誤差検出器23に出力される。そして、処理は次のステップS8に進む。

## 【0124】

ステップS8において、所定時間が計時された後に、処理は次のステップS10に進む。これは、適応平均フィルタ22Aから出力される適応化平均振幅信号Sa aの値が安定するまで、所定数nの制御サイクルtに渡る処理を要するために、 $n \times P_t$ の期間だけ待機するものである。

40

## 【0125】

ステップS10において、誤差検出器23は、ステップS6で求められた適応化平均振幅信号Sa a ( $K_B \times X_1(t) + (1 - K_B) \times X_1(t - 1)$ )に基づいて、誤差Eaを求める。そして、平均振幅誤差信号SE aを生成して、ループフィルタ24に出力する。

## 【0126】

ステップS12において、ループフィルタ24は、ステップS10で生成された平均振幅誤差信号SE aを積分して適応化平均振幅信号Sa aを生成して、レベル変動量検出器62Aに出力する。

## 【0127】

50

ステップ S 1 4において、レベル変動量検出器 6 2 Aは、ステップ S で生成された適応化平均振幅信号 S a a の不特定の 2 ポイントの値を取得する。

【 0 1 2 8 】

ステップ S 1 6において、レベル変動量検出器 6 2 Aは、ステップ S 1 4で取得された 2 ポイントの値差 D を求める。

【 0 1 2 9 】

ステップ S 1 8において、レベル変動量検出器 6 2 Aは、ステップ S 1 6で求めた値差 D を所定のレベル変動閾値 L t h より大きいか否かが判断される。Y e s と判断される場合、処理はステップ S 2 0 に進む。

【 0 1 3 0 】

ステップ S 2 0において、レベル変動量検出器 6 2 Aは、レベル変動が大であることを示すレベル変動信号 S s w を生成して適応平均フィルタ 2 2 A に出力する。そして、本サブルーチンを終了する。

【 0 1 3 1 】

一方、ステップ S 1 8において、N o と判断された場合は、処理はステップ S 2 2 に進む。そして、ステップ S 2 2において、レベル変動量検出器 6 2 Aは、レベル変動が小であることを示すレベル変動信号 S s w を生成して適応平均フィルタ 2 2 A に出力する。そして、本サブルーチンを終了する。

【 0 1 3 2 】

なお、上述のステップ S 2 0 および S 2 2 でそれぞれ、レベル変動量検出器 6 2 A は大受信レベル変動および小受信レベル変動を表すレベル変動信号 S s w を生成して出力する。結果、次の制御サイクル t でステップ S 4 A の処理が再び実行される際には、前回の制御サイクル t - 1 でステップ S 2 0 およびステップ S 2 2 で生成されたレベル変動信号 S s w に基づいて、大レベル変動量平均係数 ( K B 、 1 - K B ) 或いは小レベル変動量平均係数 ( K A 、 1 - K A ) のいずれかが適応平均フィルタ 2 2 A に設定される。

【 0 1 3 3 】

なお、上述のステップ S 1 4 、 S 1 6 、 S 1 8 、 S 2 0 、および S 2 2 は、本発明の主な特徴である、レベル変動量検出器 6 2 A により実行される V S B 变調信号 S v s b の受信レベル変動を検出して評価する処理 (ステップ # 5 5 0 A) に相当する。そして、ステップ S 2 0 および S 2 2 では、2 種類の値のいずれかを有するレベル変動信号 S s w が生成されるが、これは本実施形態においては、適応平均フィルタ 2 2 A の内部に大レベル変動用 / 小レベル変動用の 2 種類の平均係数が用意されているからである。よって、V S B 復調装置 D S p 1 において所望する復調品質に応じて、平均係数を 3 種類以上にしても良く、その場合はレベル変動信号 S s w の値もしかるべき多様化されることを言うまでもない。

【 0 1 3 4 】

図 6 を参照して、本実施形態にかかる適応 A G C 1 5 A の第 1 の変形例について説明する。本変形例にかかる適応 A G C 1 5 A \_ 1 は、図 2 に示した適応 A G C 1 5 A と同様に、振幅算出器 2 1 、適応平均フィルタ 2 2 A 、誤差検出器 2 3 、ループフィルタ 2 4 、 P W M 算出器 2 5 、ローパスフィルタ 2 6 、オペアンプ 2 7 、適応平均フィルタ 2 2 A 、およびレベル変動量検出器 6 2 A を含む。上述のように、適応 A G C 1 5 A においては、レベル変動量検出器 6 2 A は、ループフィルタ 2 4 の出力に基づいて、V S B 变調信号 S v s b の受信レベル変動を検出し、評価して、適応平均フィルタ 2 2 A の平均係数を設定する。

【 0 1 3 5 】

しかしながら、適応 A G C 1 5 A \_ 1 においては、レベル変動量検出器 6 2 A は、ローパスフィルタ 2 6 から出力される低周波方形波信号 S r 1 に基づいて、V S B 变調信号 S v s b の受信レベル変動を検出し、評価して、適応平均フィルタ 2 2 A の平均係数を設定する。この点を除けば、適応 A G C 1 5 A \_ 1 の構成、動作、および、適応 A G C 1 5 A の代わりに適応 A G C 1 5 A \_ 1 を組み込んだ V S B 復調装置 D S p 1 の動作も、基本的に

10

20

30

40

50

上述の第1の実施形態に関して説明したのと同じである。

【0136】

図7を参照して、本実施形態にかかる適応AGC15Aの第2の変形例について説明する。本変形例にかかる適応AGC15A\_2は、図2に示した適応AGC15Aと同様に、振幅算出器21、適応平均フィルタ22A、誤差検出器23、ループフィルタ24、PWM算出器25、ローパスフィルタ26、オペアンプ27、適応平均フィルタ22A、およびレベル変動量検出器62Aを含む。上述のように、適応AGC15Aにおいては、レベル変動量検出器62Aは、ループフィルタ24から出力される安定化信号SSpに基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応平均フィルタ22Aの平均係数を設定する。

10

【0137】

しかしながら、適応AGC15A\_2においては、レベル変動量検出器62Aは、オペアンプ27から出力される受信レベル変動適応制御信号Sacに基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応平均フィルタ22Aの平均係数を設定する。この点を除けば、適応AGC15A\_2の構成、動作、および、適応AGC15Aの代わりに適応AGC15A\_2を組み込んだVSB復調装置DSP1の動作も、基本的に上述の第1の実施形態に関して説明したのと同じである。

【0138】

(第2の実施の形態)

以下に、図8～図14を参照して、本発明の第2の実施形態にかかるVSB復調装置について説明する。図8に示すように、本例にかかるVSB復調装置DSP2は、適応AGC15Aを適応AGC15Bに置き換えられた点を除けば、図1を参照して既に説明したVSB復調装置DSP1と同様に構成される。

20

【0139】

図9を参照して、適応AGC15Bについて説明する。適応平均フィルタ22Aが平均フィルタ22に置き換えられると共に、ループフィルタ24が適応ループフィルタ24Aに置き換えられた点を除けば、図2に示した適応AGC15Aと同様に構成される。つまり、適応AGC15Bにおいては、適応AGC15Aと異なり、平均フィルタ22は、VSB変調信号Svsbの受信レベル変動に関係なく所定の平均係数で振幅算出器21から入力される振幅信号Saを平均フィルタリングしてSa\_aを生成する。

30

【0140】

一方、適応ループフィルタ24Aは、レベル変動量検出器62Aから入力されるレベル変動信号SSwに基づいて、積分項係数を適応的に変更して、誤差検出器23から入力される平均振幅誤差信号SEaをループフィルタリングして適応安定化信号SSaを生成する。この意味において、レベル変動信号SSwは積分項係数制御信号とも言える。

【0141】

図10を参照して、適応ループフィルタ24Aについて説明する。適応ループフィルタ24Aは、乗算器43、加算器44、遅延器45、小レベル変動積分項係数付与器111、大レベル変動積分項係数付与器112、および切り換えスイッチ103を含む。小レベル変動積分項係数付与器111は、レベル変動量が小さい場合に適した積分項係数である小レベル変動量積分項係数AAを保持し、要求に応じて小レベル変動量積分項係数AAを出力する。大レベル変動積分項係数付与器112は、レベル変動量が大きい場合に適した積分項係数である大レベル変動量積分項係数ABを保持し、要求に応じて大レベル変動量積分項係数ABを出力する。

40

【0142】

切り換えスイッチ103は、小レベル変動積分項係数付与器111の出力ポート、大レベル変動積分項係数付与器112の出力ポート、乗算器43の入力ポート、およびレベル変動量検出器62Aに接続されている。そして、切り換えスイッチ103は、レベル変動量検出器62Aから入力されるレベル変動信号SSwに基づいて、小レベル変動積分項係数付与器111或いは大レベル変動積分項係数付与器112のいずれか一方の出力ポートを

50

選択して、乗算器 4 3 の入力ポートに接続する。結果、小レベル変動量積分項係数 A A 或いは大レベル変動量積分項係数 A B のいずれか、レベル変動信号 S s w が示す方が加算器 4 4 に入力される。

【 0 1 4 3 】

以下に、適応ループフィルタ 2 4 A の内部処理について、誤差検出器 2 3 から入力される平均振幅誤差信号 S E a を X 5 ( t ) とし、適応ループフィルタ 2 4 A から出力される安定化信号 S S a を X 6 ( t ) と表して説明する。

【 0 1 4 4 】

先ず、レベル変動信号 S s w がレベル変動閾値 L t h より小さい、つまり V S B 変調信号 S v s b の受信レベル変動が小さい場合について考える。この場合、切り換えスイッチ 1 0 3 は小レベル変動積分項係数付与器 1 1 1 を選択する。結果、乗算器 4 3 には小レベル変動量積分項係数 A A ( 特に必要がない限り、単に「 A A 」と呼ぶ ) が入力される。乗算器 4 3 では、誤差検出器 2 3 から入力される X 5 ( t ) と、切り換えスイッチ 1 0 3 から入力される A A とが乗算されて、 A A × X 5 ( t ) が加算器 4 4 に出力される。

【 0 1 4 5 】

結果、加算器 4 4 において、遅延器 4 5 から出力された X 5 ( t - 1 ) と、乗算器 4 3 から出力された A A × X 5 ( t ) が加算されて、 A A × X 5 ( t ) + X 5 ( t - 1 ) が得られる。この A A × X 5 ( t ) + X 5 ( t - 1 ) が、遅延器 4 5 に入力されると共に、 P W M 算出器 2 5 に対して安定化信号 S S a ( X 5 ( t ) ) として出力される。

【 0 1 4 6 】

次に、レベル変動信号 S s w がレベル変動閾値 L t h より大きい、つまり V S B 変調信号 S v s b の受信レベル変動が大きい場合について考える。この場合、切り換えスイッチ 1 0 3 は大レベル変動積分項係数付与器 1 1 2 を選択する。結果、乗算器 4 3 には大レベル変動量積分項係数 A B ( 特に必要がない限り、単に「 A B 」と呼ぶ ) が入力される。乗算器 4 3 では、誤差検出器 2 3 から入力される X 5 ( t ) と、切り換えスイッチ 1 0 3 から入力される A B とが乗算されて、 A B × X 5 ( t ) が加算器 4 4 に入力される。

【 0 1 4 7 】

結果、加算器 4 4 において、遅延器 4 5 から出力された X 5 ( t - 1 ) と、乗算器 4 3 から出力された A B × X 5 ( t ) が加算されて、 A B × X 5 ( t ) + X 5 ( t - 1 ) が得られる。この A B × X 5 ( t ) + X 5 ( t - 1 ) が、遅延器 4 5 に入力されると共に、 P W M 算出器 2 5 に対して安定化信号 S S a ( X 5 ( t ) ) として出力される。

【 0 1 4 8 】

上述の信号間には、次式 ( 5 ) で表される関係が成立する。

$$\begin{aligned} X 5 ( t ) &= \Sigma [ A A \times X 1 ( t ) ] \\ &= \Sigma [ A B \times X 1 ( t ) ] \quad \cdots \cdots \quad ( 5 ) \end{aligned}$$

【 0 1 4 9 】

図 1 1 を参照して、本実施形態にかかる V S B 復調装置 D S p 2 の主な動作について説明する。V S B 復調装置 D S p 2 における主な動作は、ステップ # 5 0 0 A の「 V S B 変調信号に基づく受信レベル変動検出および適応ループフィルタリングによるゲイン制御」サブルーチンがステップ # 5 0 0 B の「 V S B 変調信号に基づく受信レベル変動検出および適応ループフィルタリングによるゲイン制御」サブルーチンに置き換えられている点を除けば、図 4 を参照して説明した V S B 復調装置 D S p 1 における動作と同じである。

【 0 1 5 0 】

結果、V S B 復調装置 D S p 2 においては、ステップ # 4 0 0 で生成された V S B 変調信号 S v s b の受信レベル変動に基づいて、ステップ # 5 0 0 B において適応 A G C 1 5 B が、適応ループフィルタ 2 4 A の積分項係数を適正に設定することによって、上述のステップ # 3 0 0 における A G C アンプ 1 3 のゲイン値を制御する。このことにより、受信変動レベルに対応した適正なゲインで V S B 変調信号 S v s b を増幅することによって、高品位なデジタル信号を復調できる。

10

20

30

40

50

## 【0151】

次に、図12に示すフローチャートを参照して、主に適応A G C 1 5 Bによって実行される、上述のステップ#500Bの「V S B変調信号に基づく受信レベル変動検出および適応ループフィルタリングによるゲイン制御」サブルーチンの詳細について説明する。図12から明らかなように、本サブルーチンにおける処理は、ステップS4AおよびステップS6がステップS6Bに置き換えられ、ステップS10とステップS12の間にステップS11が追加されている点を除けば、図5に示した#500Aの「受信レベル変動に基づく、適応ループフィルタリングによるゲイン制御」サブルーチンにおける処理と同じである。

## 【0152】

つまり、ステップ#400で生成されたV S B変調信号S v s bがA D変換器14から、適応A G C 1 5 Bの振幅算出器21に入力された時点で、ステップ#500Bの処理が開始する。そして、ステップS2において、振幅算出器21が入力されたV S B変調信号S v s bの振幅を求めて、振幅信号S aを生成して適応平均フィルタ22Aに出力する。そして、処理は次のステップS6Bに進む。

## 【0153】

ステップS6Bにおいて、平均フィルタ22は所定の平均係数に基づいて、振幅信号S aの平均化処理を実施する。結果、得られる平均振幅信号S a vが誤差検出器23に出力される。そして、処理は上述のステップS8を経て、S10において平均振幅誤差信号S E aがループフィルタ24に出力される。そして、処理は次のステップS11に進む。

## 【0154】

ステップS11において、適応ループフィルタ24Aは、レベル変動量検出器62Aから入力されるレベル変動信号S s wに基づいて、小レベル変動量積分項係数A A或いは大レベル変動量積分項係数A Bのいずれかを設定する。本実施形態においては、上述のようにレベル変動信号S s wは、初期値として高受信レベル変動を示すように構成されているので、V S B復調装置D S p 2の動作が開始された後に、初めてステップS11が実行される場合は大レベル変動量積分項係数A Bが選択される。そして、処理は次のステップS12に進む。

## 【0155】

ステップS12で、適応ループフィルタ24AはステップS10で生成された平均振幅誤差信号S E aを積分して適応化平均振幅信号S a aを生成して、レベル変動量検出器62Aに出力する。そして、上述のステップS14、S16、S18、S20、およびS22から構成される、レベル変動量検出器62Aにより実行されるV S B変調信号S v s bの受信レベル変動を検出して評価する処理（ステップ#550A）が実行される。

## 【0156】

上述のステップS20およびS22でそれぞれ、レベル変動量検出器62Aは高受信レベル変動および低受信レベル変動を表すレベル変動信号S s wを生成して出力する。結果、次の制御サイクルtでステップS11の処理が再び実行される際には、前回の制御サイクルt-1でステップS20およびステップS22で生成されたレベル変動信号S s wに基づいて、小レベル変動量積分項係数A A或いは大レベル変動量積分項係数A Bのいずれかが適応ループフィルタ24Aに設定される。なお、V S B変調信号S v s bの受信レベルによって、積分項係数を適応的に切り換えるが、特にレベル変動量大、小の2種類に限定する必要はなく、2種類以上に設定しても良いことは、第1実施形態における平均係数と同様である。

## 【0157】

図13を参照して、本実施形態にかかる適応A G C 1 5 Bの第1の変形例について説明する。本変形例にかかる適応A G C 1 5 B\_1は、図9に示した適応A G C 1 5 Bと同様に、振幅算出器21、平均フィルタ22、誤差検出器23、適応ループフィルタ24A、P W M算出器25、ローパスフィルタ26、オペアンプ27、およびレベル変動量検出器62Aを含む。上述のように、適応A G C 1 5 Bにおいては、レベル変動量検出器62Aは

10

20

30

40

50

、適応ループフィルタ24Aから出力される適応安定化信号SSaに基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応ループフィルタ24Aの積分項係数を設定する。

【0158】

しかしながら、適応AGC15B\_1においては、レベル変動量検出器62Aは、ローパスフィルタ26から出力される低周波方形波信号Sr1に基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応ループフィルタ24Aの積分項係数を設定する。この点を除けば、適応AGC15B\_1の構成、動作、および、適応AGC15Bの代わりに適応AGC15B\_1を組み込んだVSB復調装置DSP2の動作も、基本的に上述の第2の実施形態に関して説明したのと同じである。

10

【0159】

図14を参照して、本実施形態にかかる適応AGC15Bの第2の変形例について説明する。本変形例にかかる適応AGC15B\_2は、図9に示した適応AGC15Bと同様に、振幅算出器21、平均フィルタ22、誤差検出器23、適応ループフィルタ24A、PWM算出器25、ローパスフィルタ26、オペアンプ27、およびレベル変動量検出器62Aを含む。上述のように、適応AGC15Aにおいては、レベル変動量検出器62Aは、ループフィルタ24の出力に基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応ループフィルタ24Aの積分項係数を設定する。

【0160】

しかしながら、適応AGC15B\_2においては、レベル変動量検出器62Aは、オペアンプ27からの出力に基づいて、VSB変調信号Svsbの受信レベル変動を検出し、評価して、適応ループフィルタ24Aの積分項係数を設定する。この点を除けば、適応AGC15B\_2の構成、動作、および適応AGC15Bの代わりに適応AGC15B\_2を組み込んだVSB復調装置DSP2の動作も、基本的に上述の第2の実施形態に関して説明したのと同じである。

20

【0161】

(第3の実施の形態)

以下、本発明の第3の実施の形態について、図15、図16、図17、図18、および図19を参照して説明する。先ず、図15に示すように、本例にかかるVSB復調装置DSP3は、適応AGC15Aが適応AGC15Cに置き換えられ、さらに同適応AGC15Cがアンテナ10にも接続されている点を除けば、図1を参照して既に説明したVSB復調装置DSP1と同様に構成される。

30

【0162】

図16を参照して、適応AGC15Cについて説明する。適応AGC15Cは、図2に示した適応AGC15Aと同様に、振幅算出器21、適応平均フィルタ22A、誤差検出器23、ループフィルタ24、PWM算出器25、ローパスフィルタ26、およびオペアンプ27を含む。但し、レベル変動量検出器62Aはレベル変動量検出器62Cに置き換えられている。レベル変動量検出器62Cは、基本的にレベル変動量検出器62Aと同様に構成される。しかしながら、適応AGC15Cにおいては、レベル変動量検出器62Cはループフィルタ24に接続されるのではなくアンテナ10に接続される。つまり、レベル変動量検出器62Cは、安定化信号SSaではなく、選局用チューナ11に入力される同調前のVSB変調信号波Sbに基づいて、受信レベル変動を検出し、評価してレベル変動信号SSwを生成し、適応平均フィルタ22Aに出力する。なお、安定化信号SSaは、適応AGC15Cが通常に機能するために用いられる。

40

【0163】

図17を参照して、VSB復調装置DSP3の主な動作について説明する。VSB復調装置DSP3における主な動作は、ステップ#500Aの「VSB変調信号に基づく受信レベル変動検出および適応ループフィルタリングによるゲイン制御」サブルーチンがステップ#500Cの「VSB変調信号波のアンテナ受信レベル変動検出および適応平均フィルタリングによるゲイン制御」サブルーチンに置き換えられている点を除けば、図4を参照

50

して説明したVSB復調装置DSP1における動作と同じである。

【0164】

次に、図18に示すフローチャートを参照して、主に適応AGC15Cによって実行される、上述のステップ#500Cの「VSB変調信号波のアンテナ受信レベル変動検出および適応平均フィルタリングによるゲイン制御」サブルーチンの詳細について説明する。図18から明らかに本サブルーチンにおける処理は、ステップS14、S16、S18、S20、およびS22を含むステップ#550Aの「VSB変調信号の受信レベル変動検出評価」サブルーチンが、ステップS2に対して平行処理されて、レベル変動信号SSWが生成される。そして、同レベル変動信号SSWに基づいて、ステップS4Aにおいて適応平均フィルタ22Aの平均係数が設定される点を除いて、図5に示したステップ#500Aにおける処理と同様に処理される。

【0165】

本実施形態においては、ステップ#550Aは、アンテナで受信されて選局用チューナ11に入力される前の、受信波に基づいて、受信レベル変動の評価およびレベル変動信号SSWの生成を行う点が、図5に示した第1実施形態にかかる場合と異なる。つまり、第1実施形態においては、ステップ#550AではデジタルのVSB変調信号SVSBが処理対象であるのに対して、第3実施形態においてはアナログの受信波が対象である点が異なるのみで、処理の内容自体はステップ#550Aの場合と同じである。つまり、本実施形態においては、アンテナ10でのVSB変調信号波SBのレベル変動量によって、適応平均フィルタ22Aの平均係数を適応的に変更することによって、高品質なデジタル復調を行うことができる。

【0166】

図19を参照して、本実施形態にかかる適応AGC15Cの変形例について説明する。本変形例にかかる適応AGC15C\_1は、図9に示した適応AGC15Bと同様に、振幅算出器21、平均フィルタ22、誤差検出器23、適応ループフィルタ24A、PWM算出器25、ローパスフィルタ26、およびオペアンプ27を含む。但し、レベル変動量検出器62Aはレベル変動量検出器62Cに置き換えられている。レベル変動量検出器62Cは、レベル変動量検出器62Aと基本的に同様に構成されている。しかしながら、レベル変動量検出器62Aが、AD変換器14から出力されるVSB変調信号の受信レベル変動を検出するのに対して、レベル変動量検出器62Cはアンテナ10から入力されるVSB変調信号波SBの受信レベル変動を検出し、評価して、適応ループフィルタ24Aの積分項係数を設定する。

【0167】

この点を除けば、適応AGC15C\_1の構成、動作、および、適応AGC15Bの代わりに適応AGC15C\_1を組み込んだVSB復調装置DSP3の動作も、基本的に上述の第2の実施形態に関して説明したのと同じである。

【0168】

(第4の実施の形態)

以下、本発明の第4の実施の形態について、図20、図21、図22、図23、および図24を参照して説明する。先ず、図20に示すように、本例にかかるVSB復調装置DSP4は、適応AGC15Cが適応AGC15Dに置き換えられ、同適応AGC15Dがアンテナ10の代わりにC/N検出器1002に接続されている点を除けば、図15を参照して説明したVSB復調装置DSP3と同様に構成される。つまり、VSB復調装置DSP4は、C/N検出器1002から出力されるC/N信号SCNに基づいて、VSB変調信号の受信レベル変動を検出、評価してAGCアンプ13のゲインを制御する。

【0169】

図21を参照して、適応AGC15Dについて説明する。適応AGC15Dは、図2に示した適応AGC15Aと同様に、振幅算出器21、適応平均フィルタ22A、誤差検出器23、ループフィルタ24、PWM算出器25、ローパスフィルタ26、およびオペアンプ27を含む。しかしながら、レベル変動量検出器62Aがレベル変動量検出器62Dに

置き換えられている。そして、レベル変動量検出器 62D はループフィルタ 24 に接続されるのではなく、C/N 検出器 1002 に接続される。つまり、レベル変動量検出器 62D は、安定化信号 SSA ではなく、C/N 検出器 1002 から入力される C/N 情報 Scn に基づいて、受信レベル変動を検出し、評価してレベル変動信号 Ssw を生成し、適応平均フィルタ 22A に出力する。

【0170】

図 22 を参照して、VSB 復調装置 DSp4 の主な動作について説明する。VSB 復調装置 DSp4 における主な動作は、ステップ #500C の「VSB 变調信号波のアンテナ受信レベル変動検出および適応平均フィルタリングによるゲイン制御」が #550D の「C/N 比に基づく受信レベル変動検出および適応平均フィルタリングによるゲイン制御」サブルーチンに置き換えられている点を除けば、図 18 を参照して説明した VSB 復調装置 DSp3 (#500C) における動作と同じである。

【0171】

次に、図 23 に示すフローチャートを参照して、主に適応 AGC15D によって実行される、上述のステップ #500D の「C/N 比に基づく受信レベル変動検出および適応平均フィルタリングによるゲイン制御」サブルーチンの詳細について説明する。図 23 から明らかのように本サブルーチンにおける処理は、#550A の「VSB 变調信号の受信レベル変動検出評価」サブルーチンが、#550D の C/N に基づく「VSB 变調信号の受信レベル変動検出評価」サブルーチンに置き換えられている。

【0172】

ステップ #550D は、ステップ S15、ステップ S18D、S20、および S22 を含む。ステップ S15 で、C/N 検出器 1002 から入力される C/N 信号 Scn に基づいて、C/N 値が取得される。そして、ステップ S18D において、ステップ S15 で取得された C/N を閾値 CNTH と比較される。そして、ステップ S20 および S22 で、上述の如く処理されて平均係数制御信号 Ssw が生成されて適応平均フィルタ 22A に出力される。

【0173】

ステップ S4A において、平均係数制御信号 Ssw に基づいて、適応平均フィルタ 22A の平均係数が設定される点を除いて、ステップ #500D は、図 5 に示した「受信レベル変動に基づく、適応平均フィルタリングによるゲイン制御」サブルーチンにおける処理と同様に処理される。

【0174】

上述のように、本発明にかかる VSB 復調装置においては、受信した VSB 变調信号波 Sb の受信レベル変動量を、VSB 变調信号波 Sb 自身、デジタル VSB 变調信号、或いは VSB 变調信号の C/N 情報に基づいて検出し、検出された受信レベル変動量に応じて、自動利得制御処理の内部パラメータを調整することによって、高品位にデジタル復調ができる。デジタル復調装置の一例として、本発明を VSB 復調装置に適応した例について上述の如く説明した。しかし、本発明は、OFDM 復調装置や QAM 復調装置に代表される VSB 復調装置以外のデジタル復調装置においても、同様に適用できることは明白である。

【図面の簡単な説明】

【図 1】本発明の第 1 の実施形態にかかる VSB 復調装置を示すブロック図である。

【図 2】図 1 の適応 AGC の詳細な構成を示すブロック図である。

【図 3】図 2 の適応平均フィルタの詳細な構成を示すブロック図である。

【図 4】図 1 の VSB 復調装置の主な動作を示すフローチャートである。

【図 5】図 4 に示すステップ #500A における詳細な動作を示すフローチャートである。

【図 6】図 2 の適応 AGC15 の第 1 の変形例を示すブロック図である。

【図 7】図 2 の適応 AGC15 の第 2 の変形例を示すブロック図である。

【図 8】本発明の第 2 の実施形態にかかる VSB 復調装置 VSB 復調装置を示すブロック

10

20

30

40

50

図である。

【図9】図8の適応AGCの詳細な構成を示すブロック図である。

【図10】図9の適応ループフィルタ24Aの詳細な構成を示すブロック図である。

【図11】図8のVSB復調装置の主な動作を示すフローチャートである。

【図12】図11に示すステップ#500Bにおける詳細な動作を示すフローチャートである。

【図13】図9の適応AGCの第1の変形例を示すブロック図である。

【図14】図9の適応AGCの第2の変形例を示すブロック図である。

【図15】本発明の第3の実施形態にかかるVSB復調装置を示すブロック図である。

【図16】図15の適応AGCの詳細な構成を示すブロック図である。

10

【図17】図15のVSB復調装置の主な動作を示すフローチャートである。

【図18】図17に示すステップ#500Cにおける詳細な動作を示すフローチャートである。

【図19】図15の適応AGCの変形例を示すブロック図である。

【図20】本発明の第4の実施形態にかかるVSB復調装置を示すブロック図である。

【図21】図20の適応AGCの詳細な構成を示すブロック図である。

【図22】図20のVSB復調装置の主な動作を示すフローチャートである。

【図23】図22に示すステップ#500Dにおける詳細な動作を示すフローチャートである。

【図24】図21の適応AGCの変形例を示すブロック図である。

20

【図25】従来のVSB復調装置を示すブロック図である。

【図26】図25の適応AGCの詳細な構成を示すブロック図である。

【図27】図26の平均フィルタの詳細な構成を示すブロック図である。

【図28】図26のループフィルタの詳細な構成を示すブロック図である。

【図29】図26のPWM算出器25の詳細な構成を示すブロック図である。

【図30】図25のVSB復調装置の主な動作を示すフローチャートである。

【符号の説明】

DSp1、DSp2、DSp3、DSp4、DSc VSB復調装置

10 アンテナ

11 選局用チューナ

30

12 ダウンコンバータ

13 AGCアンプ

14 A/D変換器

15 AGC

15A、15A\_1、15A\_2、15B、15B\_1、15B\_2、15C、15C

—1、15D 適応AGC

16 ヒルベルトフィルタ

17 検波器

18 補間フィルタ

19 ロールオフフィルタ

40

1000 波形等化器

1001 誤り訂正器

1002 C/N検出器

21 振幅算出器

22 平均フィルタ

22A 適応平均フィルタ

23 誤差検出器

24 ループフィルタ

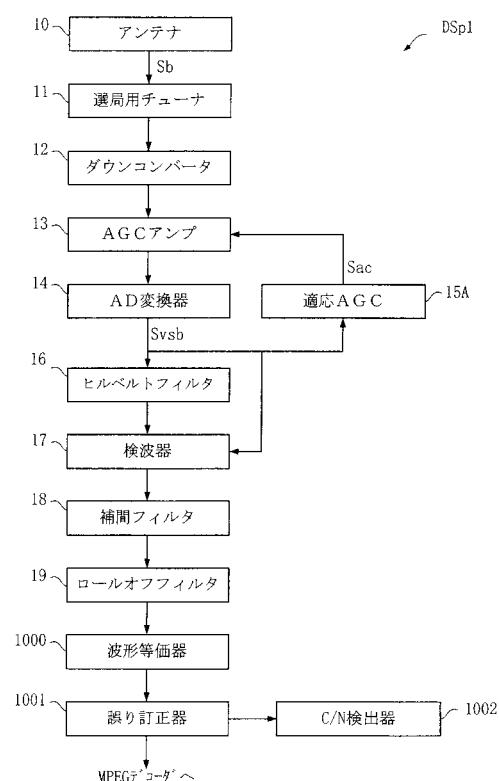
24A 適応ループフィルタ

25 PWM算出器

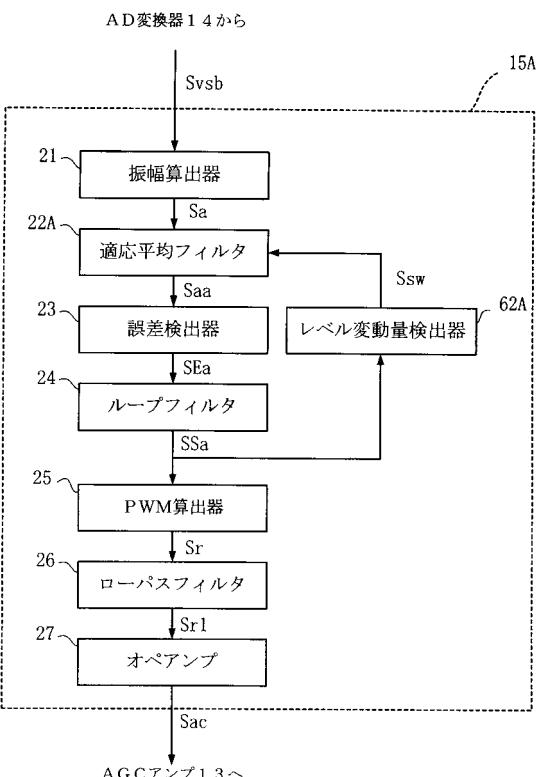
50

- 2 6 ローパスフィルタ  
 2 7 オペアンプ  
 3 1 乗算器  
 3 2 第1の係数付与器  
 3 3 第2の係数付与器  
 3 4 加算器  
 3 5 遅延器  
 4 1 積分項係数 A  
 4 2 乗算器  
 4 3 乘算器  
 4 3 A 加算器  
 4 4 加算器  
 4 4 A 遅延器  
 4 5 遅延器 10  
 5 1 オーバーフロー付き加算器  
 5 2 遅延器  
 6 1 適応平均フィルタ  
 6 2、6 2 A、6 2 C、6 2 D レベル変動量算出器  
 7 1 第1の小レベル変動平均係数付与器  
 7 2 第1の大レベル変動平均係数付与器 20  
 7 3 第1の切り換えスイッチ  
 7 4 第2の小レベル変動平均係数付与器  
 7 5 第2の大レベル変動平均係数付与器  
 7 6 第2の切り換えスイッチ  
 10 3 切り換えスイッチ

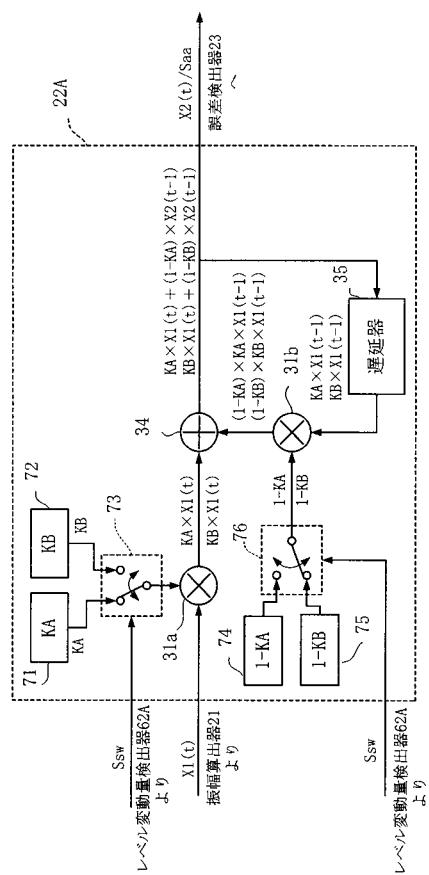
【図1】



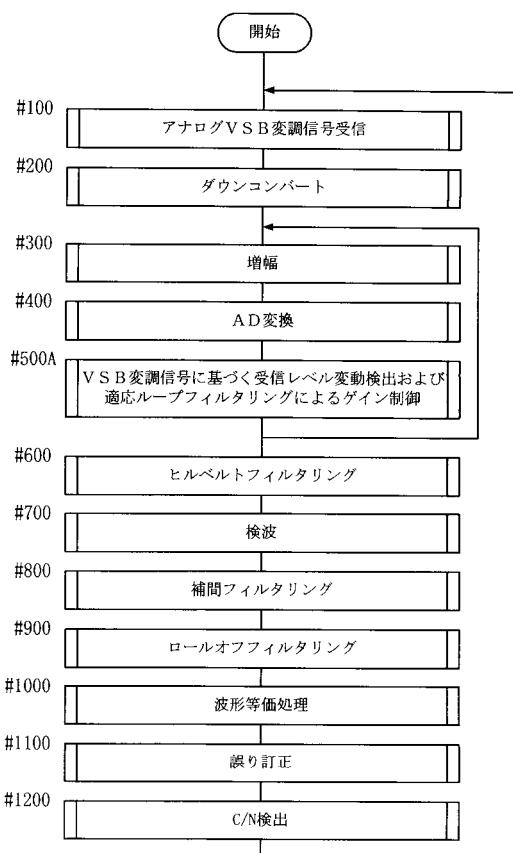
【図2】



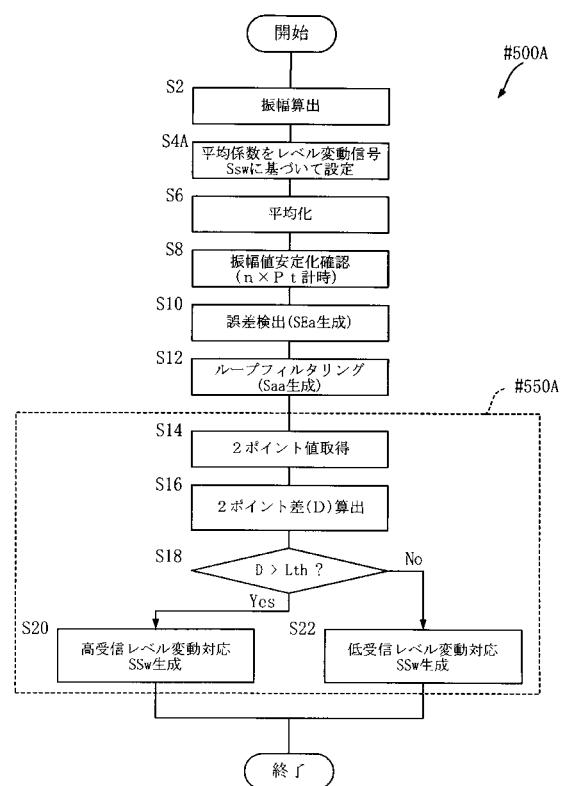
【図3】



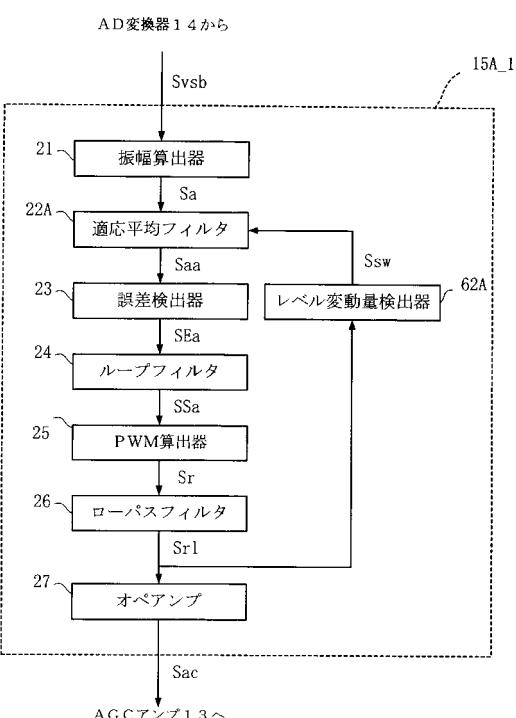
【図4】



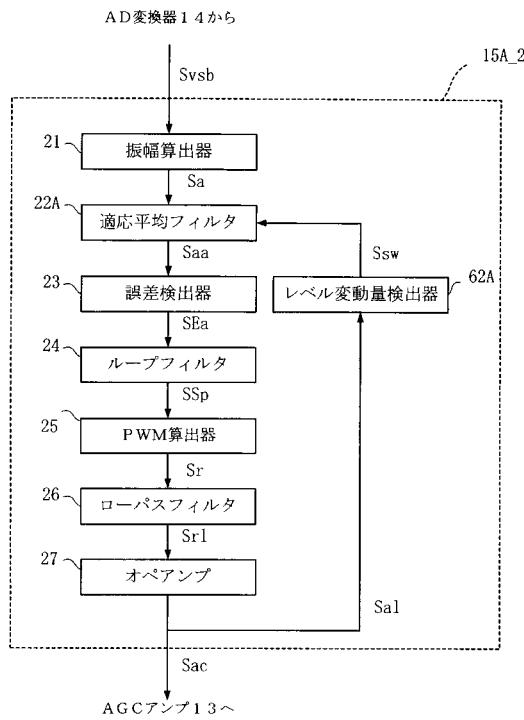
【図5】



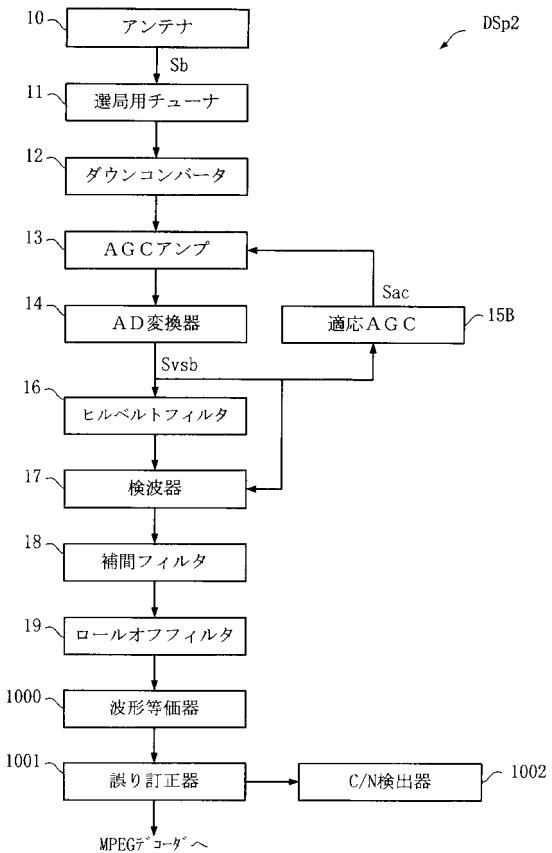
【図6】



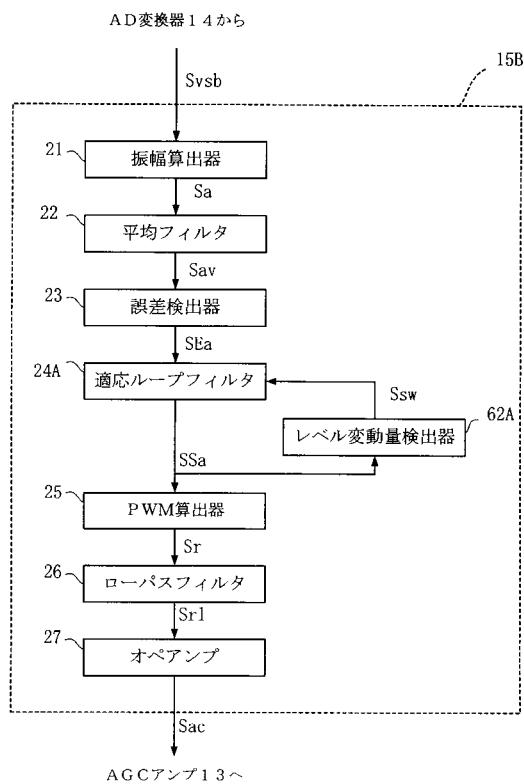
【図7】



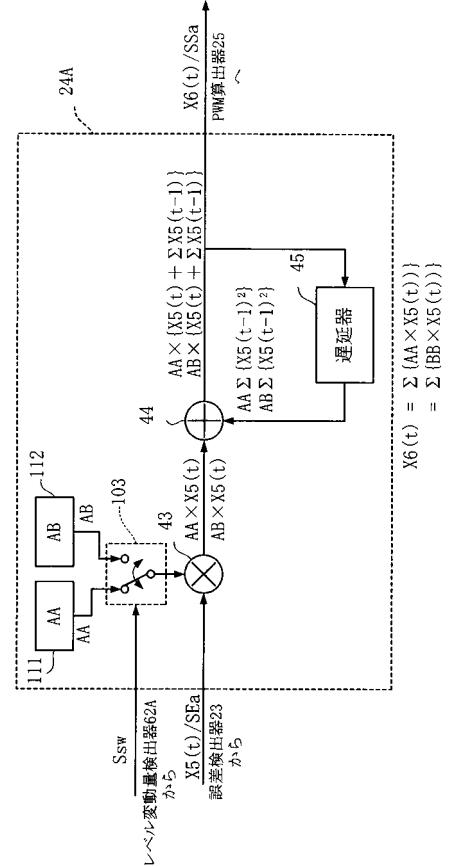
【図8】



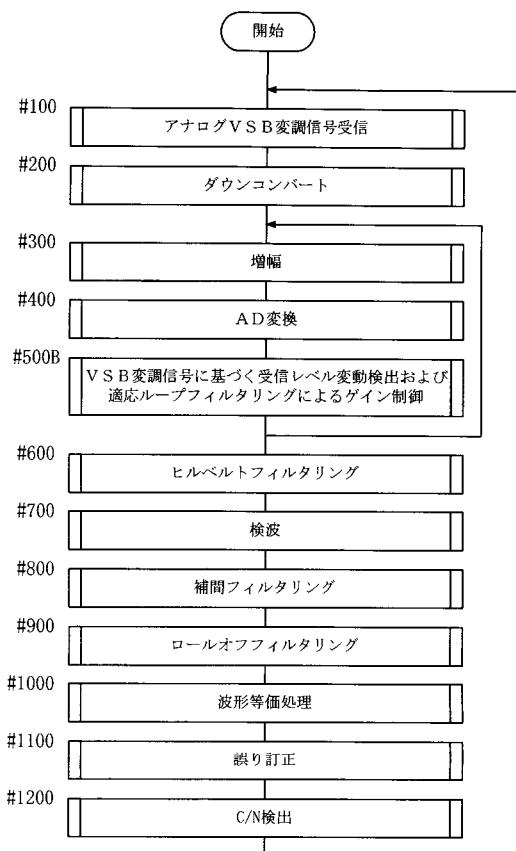
【図9】



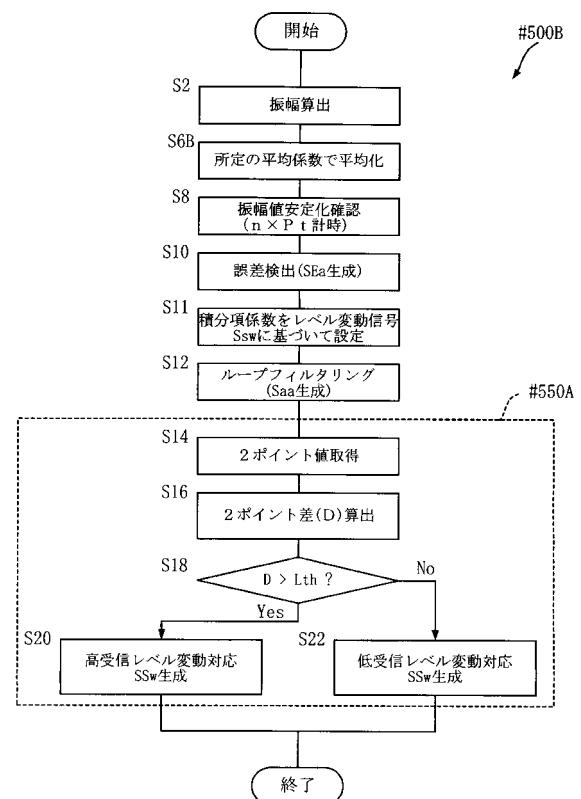
【図10】



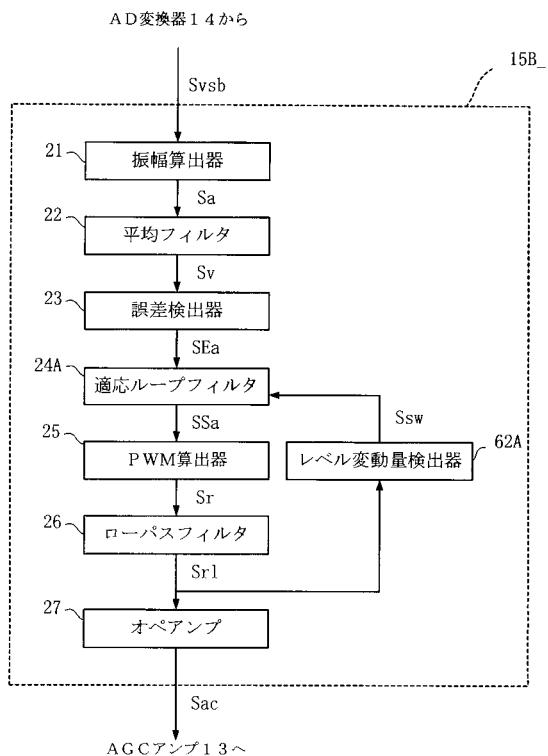
【図11】



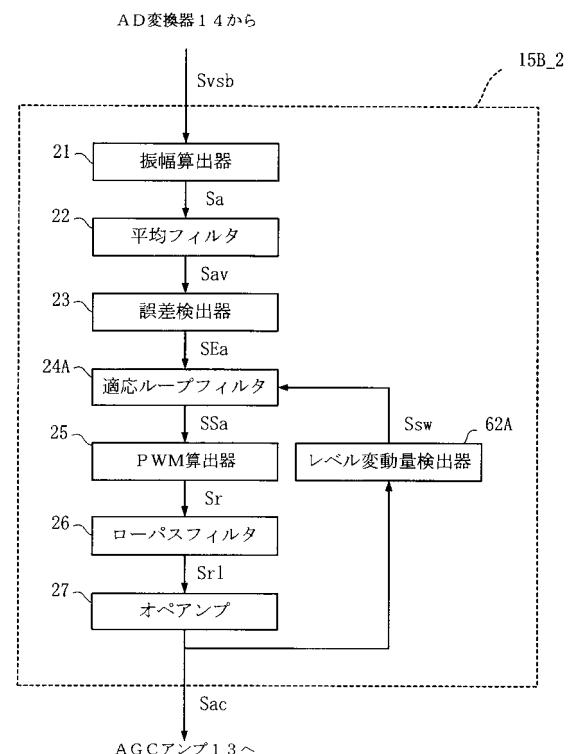
【図12】



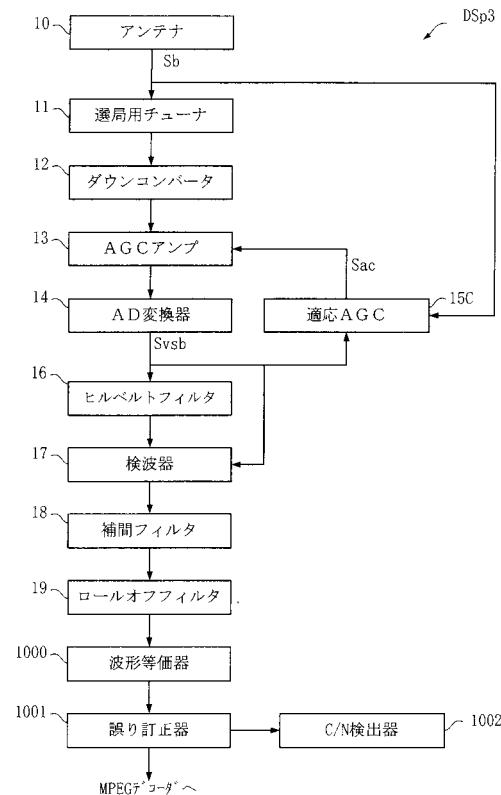
【図13】



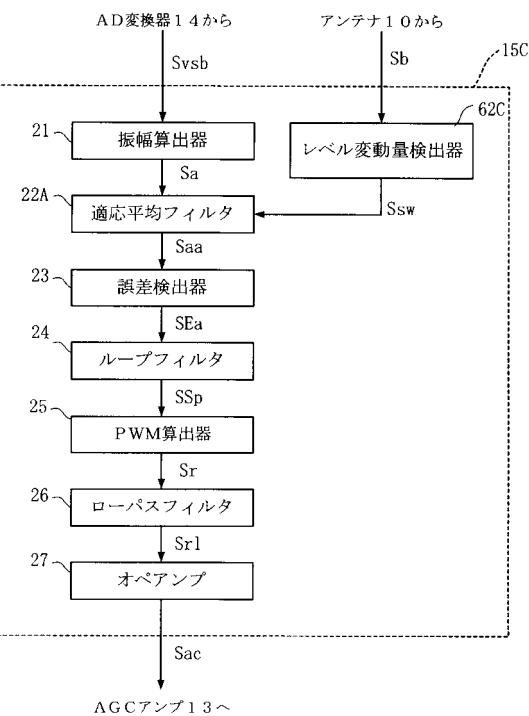
【図14】



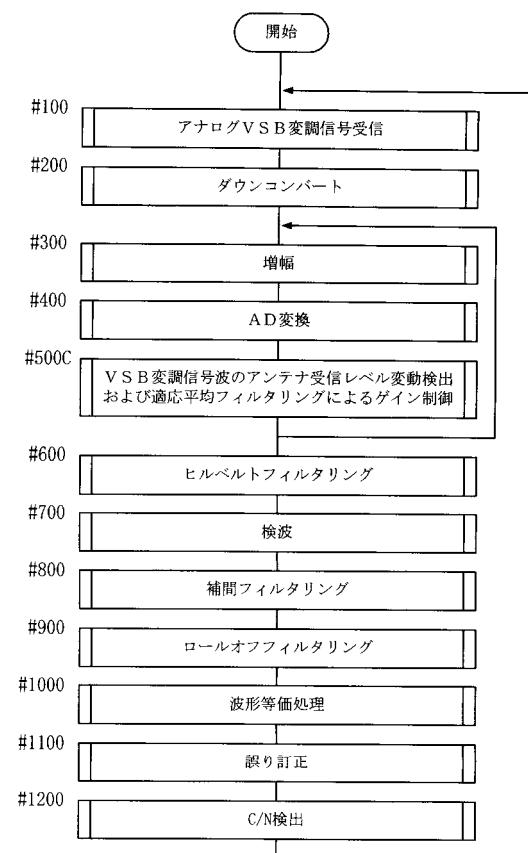
【図15】



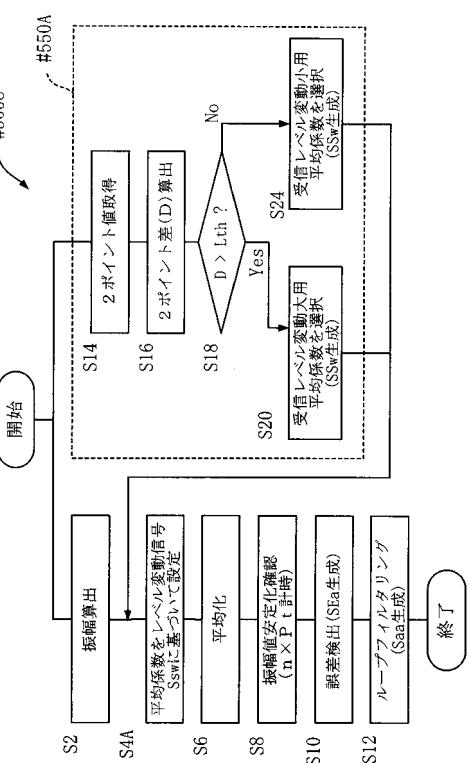
【図16】



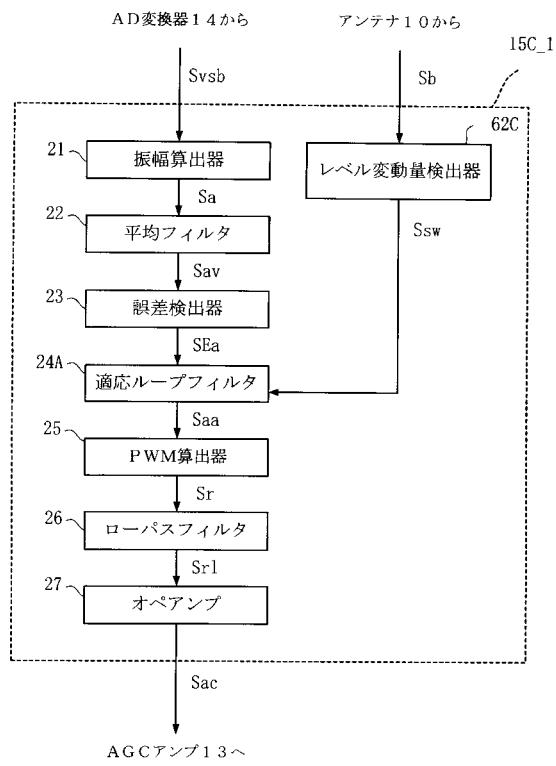
【図17】



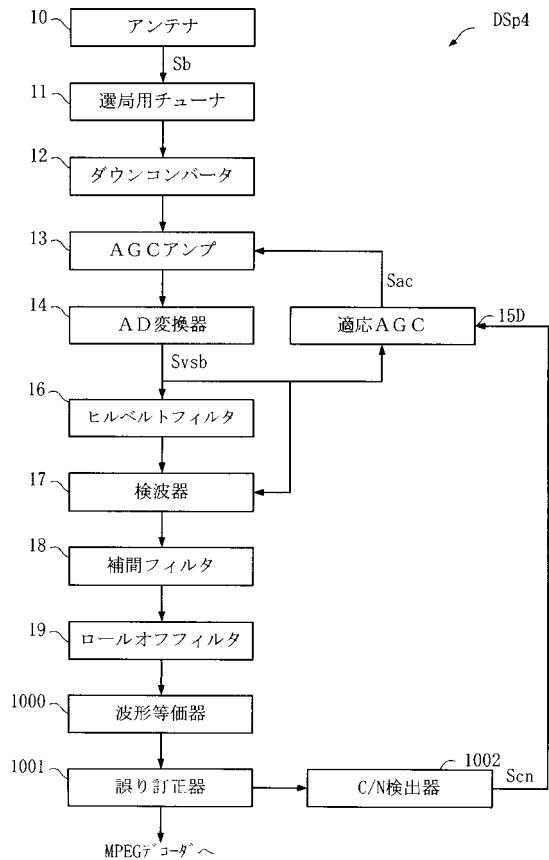
【図18】



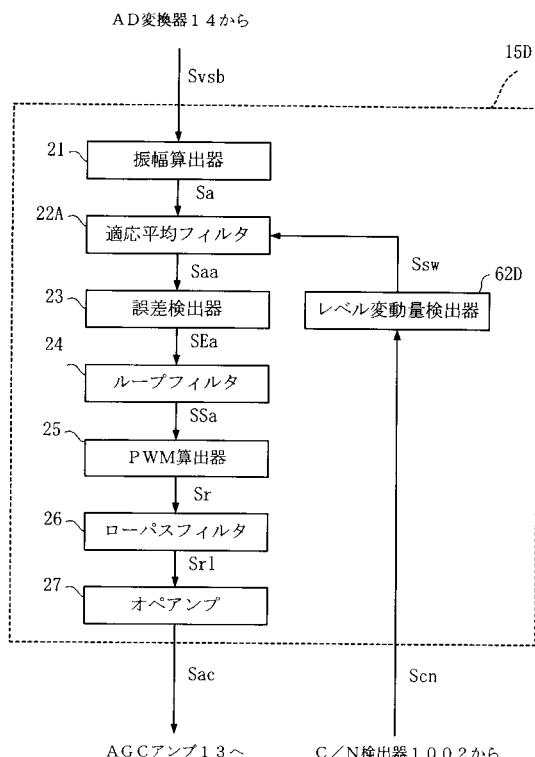
【図19】



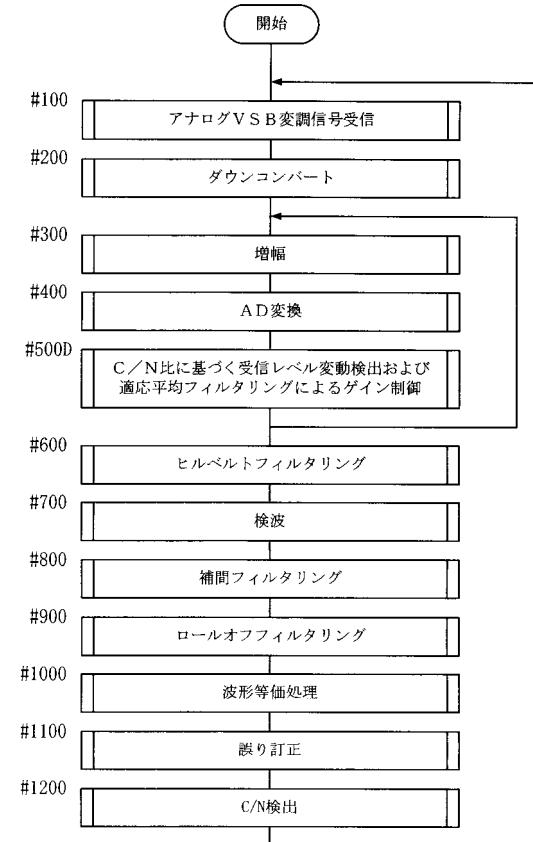
【図20】



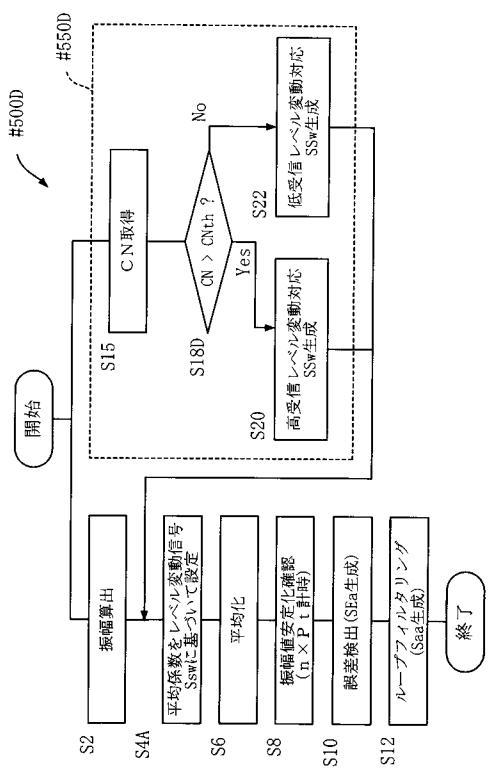
【図21】



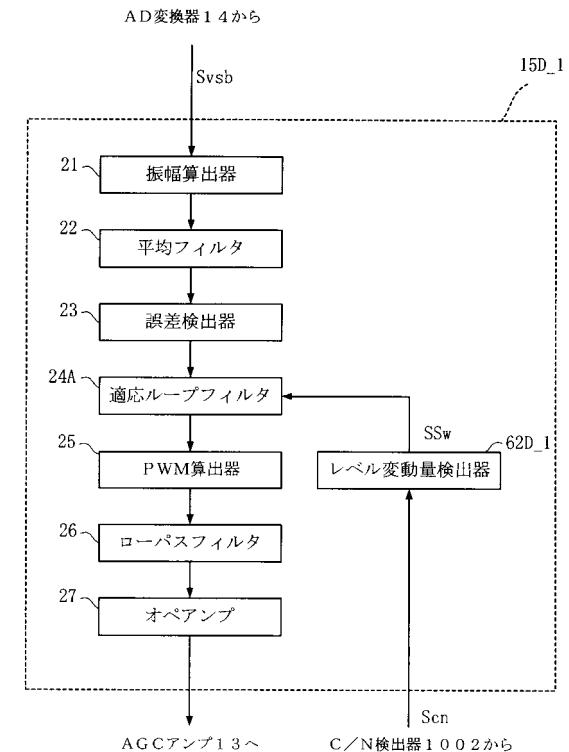
【図22】



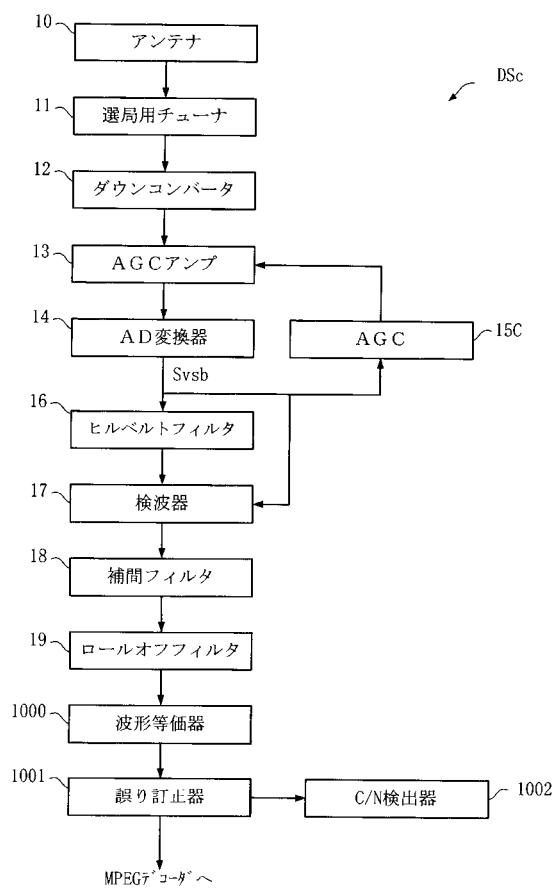
【図23】



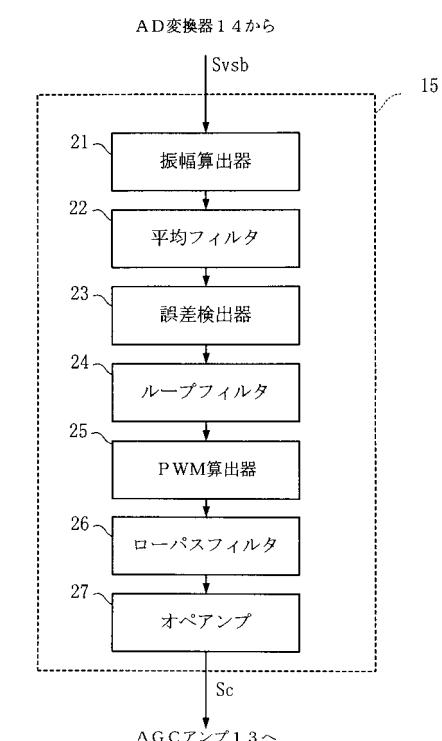
【図24】



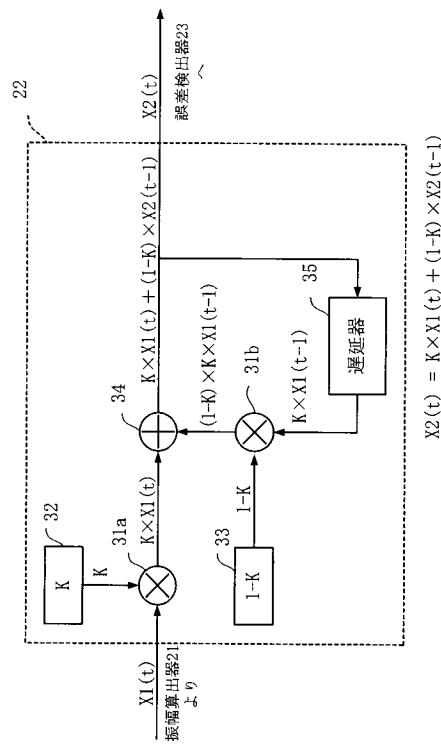
【図25】



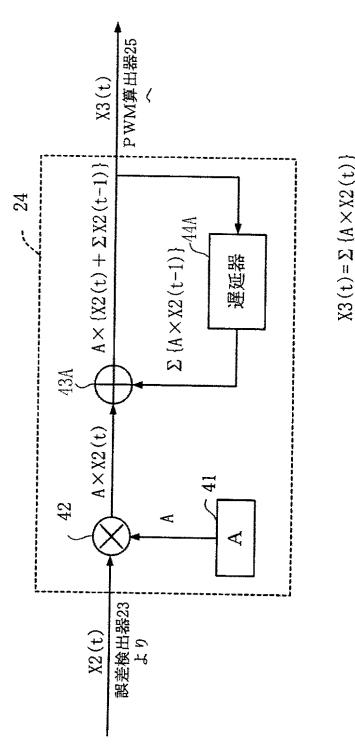
【図26】



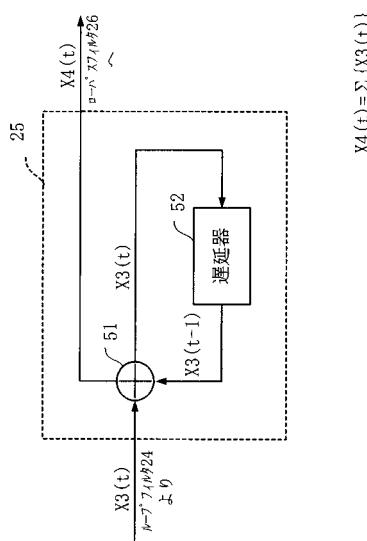
【図 2 7】



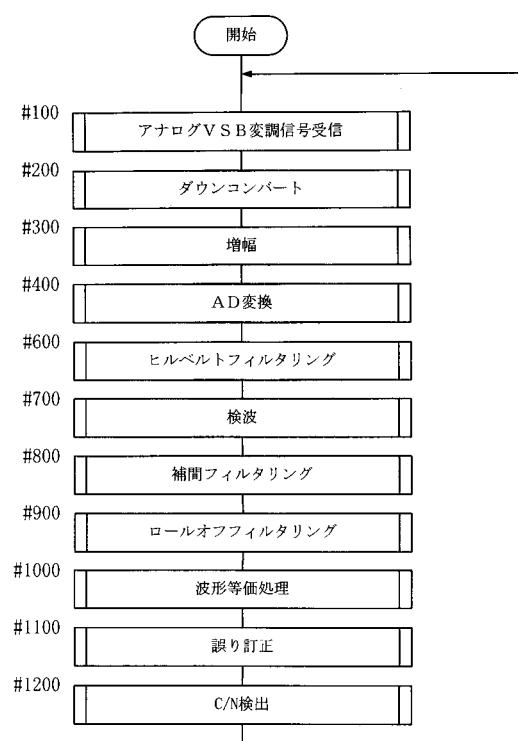
【図 2 8】



【図 2 9】



【図 3 0】



---

フロントページの続き

(72)発明者 徳永 尚哉  
大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 尾関 浩明  
大阪府門真市大字門真1006番地 松下電器産業株式会社内

(72)発明者 上田 和也  
大阪府門真市大字門真1006番地 松下電器産業株式会社内

審査官 彦田 克文

(56)参考文献 特開平07-263986 (JP, A)

(58)調査した分野(Int.Cl., DB名)

H04L 27/06

H03G 3/20