



SUOMI-FINLAND
(FI)

Patentti- ja rekisterihallitus
Patent- och registerstyrelsen

(11) (21) Patenttihakemus - Patentansökan 891784

(51) Kv.1k.4 - Int.c1.4

G 06F 12/00

(22) Hakemispäivä - Ansökningsdag 14.04.89

(24) Alkupäivä - Löpdag 14.04.89

(41) Tullut julkiseksi - Blivit offentlig 27.11.89

(32) (33) (31) Etuoikeus - Prioritet

26.05.88 US 196721

(71) Hakija - Sökande

1. International Business Machines, Corporation, Armonk, N.Y. 10504, USA, (US)

(72) Keksijä - Uppfinnare

1. Bland, Patrick Maurice, 4535 Palm Ridge Boulevard, Delray Beach, Fla. 33445, USA, (US)
2. Dean, Mark Edward, 5054 Beechwood Road, Delray Beach, Fla. 33484, USA, (US)

(74) Asiamies - Ombud: Oy Kolster Ab

(54) Keksinnön nimitys - Uppfinningens benämning

Laite ja menetelmä sivutettuun muistiin pääsemiseksi tietokonejärjestelmässä
Anordning och förfarande för åtkomst till sidindelat minne i ett datorsystem

(57) Tiivistelmä - Sammandrag

Tietokonejärjestelmä sisältää sivutetun muistin (70), jossa riviosoitteen ja riviosoite-toimintapulssin (RAS) yhdistelmän jälkeen annetaan sarakeosoite yhdessä sarakeosoite-toimintapulssin (CAS) kanssa datan lukemiseksi muistista muistijakson aikana. Kun seuraavan muistijakson aikana on osoitettava toinen paikka samalla sivulla, pysyvät riviosoite ja RAS muuttumattomina, ja uutta sarakeosoitetta käytetään CAS:n ollessa esivarattu vaihtamalla se ON-tilaan. Tämä tehdään normaalisti seuraavan muistijakson alussa. Esillä olevassa järjestelmässä data luetaan ja lukitaan lyhyesti sen jälkeen kun sarakeosoite ja CAS ovat saapuneet ensimmäisessä muistijaksossa, niin että CAS-esivaraus voi tapahtua ensimmäisen muistijakson lopussa ja ennen seuraavan muistijakson alkua.

Ett datorsystem omfattar ett sidindelat minne (70) i vilket en radadress åtföljd av en radadress-funktionspuls (RAS) efterföljes av en kolumnadress åtföljd av en kolumnadress-funktionspuls (CAS) för att läsa data ur en minnesplats under en minnescykel. När i en följande minnescykel en annan plats på samma sida skall nås, förblir radadressen och RAS konstanta och en ny kolumnadress användes och CAS förladdas genom att koppla den till ON-tillståndet. Detta göres normalt vid början av följande minnescykel. I det föreliggande systemet läses data ut och spärras kort efter ankomsten av kolumnadressen och CAS i den första av minnescyklarna, så att CAS-förladdningen kan ske vid slutet av den första minnescykeln och före starten av den följande minnescykeln.

