

【公報種別】特許法第17条の2の規定による補正の掲載
【部門区分】第6部門第1区分
【発行日】平成19年4月19日(2007.4.19)

【公開番号】特開2007-52028(P2007-52028A)
【公開日】平成19年3月1日(2007.3.1)
【年通号数】公開・登録公報2007-008
【出願番号】特願2006-252498(P2006-252498)
【国際特許分類】

G 0 1 R 31/28 (2006.01)

【F I】

G 0 1 R 31/28 H

【手続補正書】
【提出日】平成19年2月16日(2007.2.16)

【手続補正1】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項1】

少なくとも一つのテスト対象装置(DUT)をテストする半導体テストシステムのための分散オペレーティングシステムであって、

システムコントローラによる少なくとも一つのサイトコントローラの制御を可能にするホストオペレーティングシステムと、

各サイトコントローラと関連しており、関連するサイトコントローラによる少なくとも一つのテストモジュールの制御を可能にする少なくとも一つのローカルオペレーティングシステムとを備えており、

少なくとも一つのテストモジュールが対応するDUT上でテストを行う分散オペレーティングシステム。

【請求項2】

テスト対象装置(DUT)をテストする半導体テストシステム。