

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第4区分

【発行日】平成25年3月7日(2013.3.7)

【公表番号】特表2011-507138(P2011-507138A)

【公表日】平成23年3月3日(2011.3.3)

【年通号数】公開・登録公報2011-009

【出願番号】特願2010-538010(P2010-538010)

【国際特許分類】

**G 11 B 21/21 (2006.01)**

【F I】

G 11 B 21/21 F

【誤訳訂正書】

【提出日】平成24年11月14日(2012.11.14)

【誤訳訂正1】

【訂正対象書類名】明細書

【訂正対象項目名】0019

【訂正方法】変更

【訂正の内容】

【0019】

SAMベースのフライングハイト補償回路214は前段増幅器212からのデータのアナログ-デジタル変換を受信する。この情報から、SAMベースのフライングハイト補償回路214は、少なくとも2つの高調波を呈する2つ以上のサーボアドレスマークのサンプルを利用してフライングハイト調整値を導出する。図2Bは例示のフライングハイト295を示し、これは読み取り/書き込みヘッドアセンブリ276とディスクプラッタ278の間の距離となる。本発明の幾つかの実施例では、SAMベースのフライングハイト補償回路214は図3に関して以下に説明する回路と同じように実装される。