

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 6 部門第 4 区分
【発行日】平成 25 年 3 月 7 日 (2013.3.7)

【公表番号】特表 2011-507138 (P2011-507138A)
【公表日】平成 23 年 3 月 3 日 (2011.3.3)
【年通号数】公開・登録公報 2011-009
【出願番号】特願 2010-538010 (P2010-538010)
【国際特許分類】

G 1 1 B 21/21 (2006.01)

【F I】

G 1 1 B 21/21 F

【誤訳訂正書】
【提出日】平成 24 年 11 月 14 日 (2012.11.14)
【誤訳訂正 1】
【訂正対象書類名】明細書
【訂正対象項目名】0 0 1 9
【訂正方法】変更
【訂正の内容】
【0 0 1 9】

S A M ベースのフライングハイト補償回路 2 1 4 は前段増幅器 2 1 2 からのデータのアナログ - デジタル変換を受信する。この情報から、S A M ベースのフライングハイト補償回路 2 1 4 は、少なくとも 2 つの高調波を呈する 2 つ以上のサーボアドレスマークのサンプルを利用してフライングハイト調整値を導出する。図 2 B は例示のフライングハイト 2 9 5 を示し、これは読取り / 書込みヘッドアセンブリ 2 7 6 とディスクプラッタ 2 7 8 の間の距離となる。本発明の幾つかの実施例では、S A M ベースのフライングハイト補償回路 2 1 4 は図 3 に関して以下に説明する回路と同じように実装される。