

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成17年10月13日(2005.10.13)

【公開番号】特開2003-51813(P2003-51813A)

【公開日】平成15年2月21日(2003.2.21)

【出願番号】特願2002-119003(P2002-119003)

【国際特許分類第7版】

H 0 4 L 1/00

G 0 6 F 11/10

G 0 6 F 12/02

H 0 3 M 13/15

H 0 3 M 13/27

【F I】

H 0 4 L 1/00 B

G 0 6 F 11/10 3 3 0 P

G 0 6 F 12/02 5 9 0 B

H 0 3 M 13/15

H 0 3 M 13/27

【手続補正書】

【提出日】平成17年6月3日(2005.6.3)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

光学自由空間媒体を介して送信ペイロードデータビットストリームを送信する装置であつて、

リード-ソロモン符号化を用いて光送信ペイロードデータビットストリームをコードワードへ符号化する手段と、

前記コードワードをセグメントのシーケンスに分割する手段と、

物理ページを蓄積する、SDRAMデバイスからなるバッファストアとを含み、

前記SDRAMデバイスの各々は、メモリセルのマトリクスと、読み出しレートと書き込みレートとを含むサイクルレートとを有し、前記SDRAMデバイスは前記サイクルレートで読み出し可能且つ書き込み可能であり、そして、

前記SDRAMデバイスのメモリセルのマトリクスの各々は、前記物理ページのうちの単一ページをその各々が包含する、定義されたメモリセルの繰り返しx-y行列サブマトリクスを有し、前記装置はさらに、

第1のページ変更オーバヘッド動作を有する書き込み動作において、コードワードセグメントの連続するブロックを前記メモリセルのx-yサブマトリクスへインタリープする手段と、

符号化されインタリープされたデータビットストリームを生成するために、第2のページ変更オーバヘッド動作を有する読み出し動作において、コードワードセグメントを前記メモリセルのx-yサブマトリクスから読み出す手段と、

前記第1のページ変更オーバヘッド動作を前記第2のページ変更オーバヘッド動作へ実質的に再分配して前記書き込み動作と前記読み出し動作とのレートを等しくするために、前記メモリセルのサブマトリクスへの書き込み動作と前記メモリセルのサブマトリクスか

らの読み出し動作とを取り扱う手段と、

前記符号化されインタリープされたデータビットストリームを前記光学自由空間媒体へ送信する手段とを含むことを特徴とする装置。

【請求項 2】

コードワードセグメントの前記ロックのK個連続するエントリを前記メモリセルのサブマトリクスの各々へ書き込む手段と、

前記連続するエントリ数Kによって決定されたレートで前記読み出し動作においてページを変更する手段とをさらに含むことを特徴とする請求項1に記載の装置。

【請求項 3】

前記書き込み動作と読み出し動作とを取り扱う手段は、

前記メモリセルのサブマトリクスの連続する列に、SDRAMページからなる連続する前記コードワードの対応するセグメントを書き込む手段と、

前記ページの1つで保持する前記列の数を、前記読み出しレートと前記書き込みレートとを実質的に等しくする間隔において物理SDRAMページ変更を保証する数に維持するために、読み出しに対する前記メモリセルのサブマトリクスのアドレスを再マッピングする手段とを含むことを特徴とする請求項2に記載の装置。

【請求項 4】

列による前記メモリセルのサブマトリクスへのエントリのために前記コードワードセグメントを受信する手段と、

前記第1と第2のページ変更オーバヘッド動作を等しくする行による前記エントリ数の完了に続き、前記物理SDRAMページ変更を生じさせる手段とをさらに含むことを特徴とする請求項2に記載の装置。

【請求項 5】

前記メモリセルのサブマトリクスの各々は正方であり、前記正方の各側の大きさは、前記物理ページの各々からなる前記コードワードの数の平方根に等しいことを特徴とする請求項3に記載の装置。

【請求項 6】

シンチレーション効果を引き起こす前記媒体の状態を検出する手段と、

前記状態が検出されたときに前記符号化と前記インタリープとを活動させる手段とをさらに含むことを特徴とする請求項4に記載の装置。

【請求項 7】

遠隔に位置するレシーバをさらに含み、前記レシーバは前記符号化されインタリープされたデータビットストリームをデインタリープしデコードする手段を含むことを特徴とする請求項6に記載の装置。

【請求項 8】

前記SDRAMデバイスは、2000万ビットのオーダーのエラーバーストを修正するのに充分な大きさのメモリセルのストレージ容量を有することを特徴とする請求項7に記載の装置。

【請求項 9】

前記リードソロモン符号は(255, 223)フォーマットであることを特徴とする請求項8に記載の装置。

【請求項 10】

光学自由空間媒体を介して送信ペイロードデータビットストリームを送信する装置であつて、

リード-ソロモン符号化を用いて光送信ペイロードデータビットストリームをコードワードへ符号化する手段と、

前記コードワードの各々をセグメントに分割する手段と、

メモリセルのマトリクスからなる、エントリ受信レートとエントリ送信レートとを有するSDRAMバッファストアとを含み、

前記メモリセルのマトリクスは繰り返し $x - y$ サブマトリクスを含み、そして前記繰り

返しサブマトリクスの各々は、単一の S D R A M 物理ページを含む前記複数のセグメントを受信するよう構成されており、前記装置はさらに、

連続する前記コードワードの対応するセグメントを前記メモリセルの前記繰り返し x - y サブマトリクスの各々へインタリープするために、書き込み動作を生じさせる手段を含み、

前記書き込み動作は関連する第 1 のページ変更オーバヘッド動作を有するものであり、前記装置はさらに、

前記メモリセルの前記繰り返し x - y サブマトリクスの各々から読み出すために読み出し動作を生じさせる手段を含み、

前記読み出し動作は関連する第 2 のページ変更オーバヘッド動作を有し、そして、

前記メモリセルの前記繰り返し x - y サブマトリクスの各々へ書き込み動作及び前記繰り返し x - y サブマトリクスの各々からの読み出し動作は、前記書き込み動作からのページ変更オーバヘッド動作を前記読み込み動作に実質的に再分配し、これにより前記書き込み動作と前記読み込み動作のレートが等しくなるよう行われるものであり、前記装置はさらに、

前記インタリープされたセグメントを前記光学自由空間媒体へ送信する手段を含むことを特徴とする装置。