

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成29年11月24日(2017.11.24)

【公表番号】特表2017-501492(P2017-501492A)

【公表日】平成29年1月12日(2017.1.12)

【年通号数】公開・登録公報2017-002

【出願番号】特願2016-536668(P2016-536668)

【国際特許分類】

G 06 F 13/38 (2006.01)

G 06 F 13/28 (2006.01)

G 06 F 13/10 (2006.01)

G 06 F 13/00 (2006.01)

H 04 L 12/861 (2013.01)

【F I】

G 06 F 13/38 3 2 0 Z

G 06 F 13/28 3 1 0 A

G 06 F 13/10 3 1 0 A

G 06 F 13/00 3 5 1 A

G 06 F 13/38 3 5 0

H 04 L 12/861

【手続補正書】

【提出日】平成29年10月11日(2017.10.11)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

コンピューティング環境において、入力／出力(I/O)仮想化をサポートするためのシステムであって、

ネットワークファブリック上のサーバに関連付けられたチップを備え、前記チップは、複数のパケットバッファを含む外部メモリに関連付けられており、

前記チップは、物理ホストバスアダプタ(HBA)から受信したディスク読取データを含む1つ以上のパケットの状態を保存するオンチップメモリを含み、

前記チップは、

前記外部メモリ上の前記複数のパケットバッファ内の前記1つ以上のパケットをキューに入れ、

前記1つ以上のパケットの状態に基づいて、前記外部メモリから前記1つ以上のパケットを読み出し、および

前記1つ以上のパケットを前記ネットワークファブリック上の前記サーバに送信するように動作する、システム。

【請求項2】

前記ネットワークファブリックは、インフィニバンド(IBM)ファブリックであり、

前記サーバは、1つ以上のキューペア(QP)に関連付けられる、請求項1に記載のシステム。

【請求項3】

前記複数のパケットバッファは、1つ以上のバッファリストに格納され、

各バッファリストは、前記サーバに関連付けられたキューペア（ Q P ）に対応する、請求項 2 に記載のシステム。

【請求項 4】

前記チップは、1つ以上の I B ヘッダとシーケンス番号とを前記物理 H B A から受信した各パケットに追加するように動作する、請求項 2 または 3 に記載のシステム。

【請求項 5】

少なくとも1つの I B ヘッダは、 I B 命令を含む、請求項 4 に記載のシステム。

【請求項 6】

前記 I B ファブリック内のキューペア（ Q P ）をターゲティングする複数のパケットは、パケットシーケンス番号スペースを共有するように配置される、請求項 2 ~ 5 のいずれか1項に記載のシステム。

【請求項 7】

前記サーバに関連付けられた Q P のために、複数のディスク読取命令、リモートダイレクトメモリアクセス（ R D M A ）読取リクエストおよび送信命令を多重化することをサポートするように、複数のコンテキストが開かれる、請求項 2 ~ 6 のいずれか1項に記載のシステム。

【請求項 8】

前記1つ以上のパケットの状態は、前記外部メモリに格納された前記1つ以上のパケットがすべてキューに入れられたことを示す、および／または、1つ以上の関連 I B 命令が更新されたことを示す、請求項 1 ~ 7 のいずれか1項に記載のシステム。

【請求項 9】

前記オンチップメモリ内の各エントリは、2ビットの幅を有しており、

前記オンチップメモリ内の各エントリの一方のビットは、関連 I B 命令を更新する必要があるか否かを示し、

他方のビットは、チップがキューに入れられたパケットを前記外部メモリから読出すことができるか否かを示す、請求項 1 ~ 8 のいずれか1項に記載のシステム。

【請求項 10】

コンピューティング環境において、効率的なパケット処理をサポートするための方法であって、

ネットワークファブリック上のサーバに関連付けられたチップを提供するステップを備え、前記チップは、複数のパケットバッファを含む外部メモリに関連付けられており、

物理ホストバスアダプタ（ H B A ）から受信したディスク読取データを含む1つ以上のパケットの状態をオンチップメモリ上に保存するステップとを含み、

前記チップは、

前記外部メモリ上の前記複数のパケットバッファ内の前記1つ以上のパケットをキューに入れ、

前記1つ以上のパケットの状態に基づいて、前記外部メモリから前記1つ以上のパケットを読出し、および

前記1つ以上のパケットを前記ネットワークファブリック上の前記サーバに送信するように動作する、方法。

【請求項 11】

命令を含む機械読取可能プログラムであって、前記命令は、実行されると、以下のステップをシステムに実行させ、当該以下のステップは、

ネットワークファブリック上のサーバに関連付けられたチップを提供するステップを含み、前記チップは、複数のパケットバッファを含む外部メモリに関連付けられており、

物理ホストバスアダプタ（ H B A ）から受信したディスク読取データを含む1つ以上のパケットの状態をオンチップメモリ上に保存するステップと、

前記外部メモリ上の前記複数のパケットバッファ内の前記1つ以上のパケットをキューに入れ、前記1つ以上のパケットの状態に基づいて、前記外部メモリから前記1つ以上のパケットを読出し、および前記1つ以上のパケットを前記ネットワークファブリック上の

前記サーバに送信するように、前記チップを動作させるステップとを含む、機械読取可能記憶プログラム。

【請求項 1 2】

コンピューティング環境において、I/O仮想化をサポートするためのシステムであって、

コンピューティング環境内の1つ以上の仮想ホストバスアダプタ(vHBA)に関連付けられた複数のパケットバッファを含む空きバッファプールを含み、前記vHBAの各々は、1つ以上のパケットバッファに指向するバッファポインタの主要リンクリストを前記空きバッファプールに保存し、

入力/出力(I/O)装置に関連付けられたオンチップメモリ上で定義されたコンテキストテーブルを含み、前記コンテキストテーブルは、ディスク読取操作のために、前記空きバッファプールから割当てられた1つ以上のパケットバッファに指向するバッファポインタの一時リンクリストを保存し、

前記I/O装置は、

ディスク読取操作を実行する物理ホストバスアダプタ(HBA)からディスク読取データを受信すると、前記コンテキストテーブルを開き、

前記バッファポインタの一時リンクリストを更新し、および

前記コンテキストテーブルが閉じられると、前記バッファポインタの一時リンクリストを前記バッファポインタの主要リンクリストに合併するように動作する、システム。

【請求項 1 3】

コンピューティング環境において、効率的なパケット処理をサポートするための方法であって、

前記コンピューティング環境内の1つ以上の仮想ホストバスアダプタ(vHBA)に関連付けられた複数のパケットバッファを含む空きバッファプールを提供するステップを含み、前記vHBAの各々は、1つ以上のパケットバッファに指向するバッファポインタの主要リンクリストを前記空きバッファプールに保存し、

入力/出力(I/O)装置に関連付けられたオンチップメモリにおいて、コンテキストテーブルを定義するステップを含み、前記コンテキストテーブルは、ディスク読取操作のために、前記空きバッファプールから割当てられた1つ以上のパケットバッファに指向するバッファポインタの一時リンクリストを保存し、

前記ディスク読取操作を実行する物理ホストバスアダプタ(HBA)からディスク読取データを受信すると、コンテキストテーブルを開き、

前記バッファポインタの一時リンクリストを更新し、および

前記コンテキストテーブルが閉じられると、前記バッファポインタの一時リンクリストを前記バッファポインタの主要リンクリストに合併するように、前記I/O装置を動作させるステップを含む、方法。

【請求項 1 4】

コンピューティング環境において、入力/出力(I/O)仮想化をサポートするためのシステムであって、

メモリ内の空きバッファプールを含み、前記空きバッファプールは、2次元リンクリストおよび1次元リンクリストを備え、

前記2次元リンクリストの各エントリは、連続したメモリ位置で複数のパケットバッファを含み、前記1次元リンクリストの各エントリは、単一のパケットバッファを含み、

I/O装置は、前記空きバッファプールを用いて、物理ホストバスアダプタ(HBA)から受信したディスク読取データを保存するように動作する、システム。

【請求項 1 5】

ネットワーク環境において、効率的なパケット処理をサポートするための方法であって、

メモリに空きバッファプールを提供するステップを含み、前記空きバッファプールは、2次元リンクリストおよび1次元リンクリストを含み、

前記 2 次元リンクリストの各エントリが連続したメモリ位置で複数のパケットバッファを含み、および前記 1 次元リンクリストの各エントリが単一のパケットバッファを含むようにするステップを含み、

I / O 装置を介して、前記空きバッファプールを用いて、物理ホストバスアダプタ (HBA) から受信したデータ読み取りディスクを保存するステップを含む、方法。