

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4348984号
(P4348984)

(45) 発行日 平成21年10月21日(2009.10.21)

(24) 登録日 平成21年7月31日(2009.7.31)

(51) Int.Cl. F I
H05B 41/24 (2006.01) H05B 41/24 L

請求項の数 22 (全 38 頁)

(21) 出願番号	特願2003-98014 (P2003-98014)	(73) 特許権者	000005832
(22) 出願日	平成15年4月1日(2003.4.1)		パナソニック電工株式会社
(65) 公開番号	特開2004-303689 (P2004-303689A)		大阪府門真市大字門真1048番地
(43) 公開日	平成16年10月28日(2004.10.28)	(74) 代理人	100087767
審査請求日	平成18年3月28日(2006.3.28)		弁理士 西川 恵清
		(74) 代理人	100085604
			弁理士 森 厚夫
		(72) 発明者	小松 直樹
			大阪府門真市大字門真1048番地松下電 工株式会社内
		(72) 発明者	三嶋 正徳
			大阪府門真市大字門真1048番地松下電 工株式会社内

最終頁に続く

(54) 【発明の名称】 高圧放電灯点灯装置

(57) 【特許請求の範囲】

【請求項1】

直流電源と、直列の第1，第2スイッチと、直列の第1，第2コンデンサとを互いに並列に接続して備えるとともに、前記第1，第2スイッチの接続点と前記第1，第2コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第3コンデンサとを備え、前記第1，第2スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、

前記第1，第2コンデンサの各容量が互いに異なるように設定されることにより、少なくとも前記高圧放電灯の非点灯時に、前記第1，第2コンデンサの各両端電圧が互いに異なるように設定されていて、

前記高圧放電灯の点灯時、前記第1，第2スイッチのうち、前記第1，第2コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされることを特徴とする高圧放電灯点灯装置。

【請求項2】

前記第1，第2コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が1.6～15の範囲内になるように、前記第1，第2コンデンサの各容量が設定されていることを特徴とする請求項1記載の高圧放電灯点灯装置。

【請求項3】

前記第1，第2コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっていることを特徴とする請求項1または2記載の高圧放電灯点灯装置。

【請求項 4】

前記第 1, 第 2 コンデンサの各両端電圧のうち、高い方の電圧が 250 V 以上で 450 V 以下の範囲内の電圧になっていることを特徴とする請求項 1 から 3 のいずれかに記載の高圧放電灯点灯装置。

【請求項 5】

前記直流電源の電圧が 300 V 以上で 480 V 以下の範囲内の電圧になっていることを特徴とする請求項 1 から 4 のいずれかに記載の高圧放電灯点灯装置。

【請求項 6】

前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっていることを特徴とする請求項 1 から 5 のいずれかに記載の高圧放電灯点灯装置。

10

【請求項 7】

前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第 1, 第 2 スイッチがスイッチングすることを特徴とする請求項 1 から 6 のいずれかに記載の高圧放電灯点灯装置。

【請求項 8】

前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっていることを特徴とする請求項 7 記載の高圧放電灯点灯装置。

【請求項 9】

前記所定時間内の周波数は 数十 Hz であることを特徴とする請求項 7 または 8 記載の高圧放電灯点灯装置。

20

【請求項 10】

前記所定時間内の周波数は、前記第 1, 第 2 コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第 1, 第 2 コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置。

【請求項 11】

前記所定時間内の周波数は、前記第 1, 第 2 コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第 1, 第 2 コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置。

30

【請求項 12】

前記所定時間内の周波数は、前記第 1, 第 2 コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置。

【請求項 13】

前記高圧放電灯の電圧と、前記第 1, 第 2 コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第 1, 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御することを特徴とする請求項 1 から 12 のいずれかに記載の高圧放電灯点灯装置。

40

【請求項 14】

前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用し、その他方の半周期の間、前記第 1, 第 2 コンデンサの少なくとも一方の電圧の検出結果を利用することを特徴とする請求項 13 記載の高圧放電灯点灯装置。

【請求項 15】

前記高圧放電灯の電圧を基に 前記直流電源の電圧を変更することを特徴とする請求項 1 から 14 のいずれかに記載の高圧放電灯点灯装置。

【請求項 16】

50

前記直流電源は、交流電源を交流 - 直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更することを特徴とする請求項 1 から 1 4 のいずれかに記載の高圧放電灯点灯装置。

【請求項 1 7】

前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたことを特徴とする請求項 1 から 1 6 のいずれかに記載の高圧放電灯点灯装置。

【請求項 1 8】

前記補正手段は、前記第 1 , 第 2 スイッチの接続点と前記第 1 , 第 2 コンデンサの接続点との間に接続される第 4 コンデンサと、この第 4 コンデンサと前記両接続点の一方との間に直列に介設される第 2 インダクタとにより構成されることを特徴とする請求項 1 7 記載の高圧放電灯点灯装置。

10

【請求項 1 9】

前記補正手段は、前記インダクタに流れる交流電流の極性に応じて、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記インダクタのインダクタンス値を変更することを特徴とする請求項 1 7 記載の高圧放電灯点灯装置。

【請求項 2 0】

20

前記補正手段は、前記インダクタに流れる交流電流の極性に応じて、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記第 3 コンデンサの容量値を変更することを特徴とする請求項 1 7 記載の高圧放電灯点灯装置。

【請求項 2 1】

前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 スイッチおよびダイオードを、このダイオードで前記第 1 , 第 2 コンデンサからの電流を阻止するように並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 スイッチおよび前記ダイオードの接続点との間に第 3 インダクタを接続したことを特徴とする請求項 1 から 2 0 のいずれかに記載の高圧放電灯点灯装置。

30

【請求項 2 2】

前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 , 第 4 スイッチを並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 , 第 4 スイッチの接続点との間に第 3 インダクタを接続したことを特徴とする請求項 1 から 2 0 のいずれかに記載の高圧放電灯点灯装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、いわゆるハーフブリッジ回路構成の高圧放電灯点灯装置に関するものである。

40

【0002】

【従来の技術】

(第 1 従来技術)

図 4 9 は従来の高圧放電灯点灯装置の構成図、図 5 0 , 図 5 1 は同高圧放電灯点灯装置の動作説明図である。

【0003】

図 4 9 に示す従来の高圧放電灯点灯装置は、直流電源 1 A と、直列のトランジスタ (図では MOS 型 FET) Q 1 , Q 2 と、同容量で直列の (電解) コンデンサ C 1 , C 2 とを互いに並列に接続して備えるとともに、トランジスタ Q 1 , Q 2 の接続点とコンデンサ C

50

1, C2の接続点との間に直列に接続されるインダクタL1および高圧放電灯(高輝度放電灯)DLと、この高圧放電灯DLと並列に接続されるコンデンサC3と、このコンデンサC3と並列になるようにインダクタL1および高圧放電灯DL間に直列に介設されるイグナイタ2と、電圧検出回路部4と、電流検出回路部9と、制御回路部3とを備えている。

【0004】

直流電源1Aは、商用交流電源Vsの交流電圧を直流電圧に全波整流するダイオードブリッジDBと、インダクタL11, トランジスタQ11およびダイオードD11によりなる昇圧チョッパ11と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタQ11のオン/オフ制御を行う制御回路部12とにより構成されている。

10

【0005】

イグナイタ2は、パルストランスPTなどにより構成され、放電灯非点灯時に高圧パルス電圧を高圧放電灯DLに印加するものである。

【0006】

電圧検出回路部4は、高圧放電灯DLの電圧(ランプ電圧)を検出するものであり、電流検出回路部9は、抵抗R1から高圧放電灯DLの電流(ランプ電流)を検出するものである。

【0007】

制御回路部3は、図50, 図51に示すように、トランジスタQ1, Q2をスイッチング制御することにより、電圧が低周波の矩形波となる低周波矩形波電力を高圧放電灯DLに供給するものであり、電圧検出回路部4および電流検出回路部9の検出結果から高圧放電灯DLに必要な電力を演算する電力検出回路330と、この演算結果に応じてトランジスタQ1, Q2を駆動する駆動回路33とにより構成されている。

20

【0008】

高圧放電灯DLの非点灯時、図50に示すように、トランジスタQ1, Q2が低周波で交互にオフされるとともに、期間T1のようにトランジスタQ2のオフ時にトランジスタQ1が高周波でオン/オフされ、期間T2のようにトランジスタQ1のオフ時にトランジスタQ2が高周波でオン/オフされる。これにより低周波で矩形波の電圧VDLが発生するが、それにイグナイタ2の数kVの高圧パルス電圧Vpが重畳して高圧放電灯DLに印加する。

30

【0009】

この後、高圧放電灯DLが点灯して始動すると、図51に示すように、上記と同様のスイッチング制御により、適正な矩形波交流電力が高圧放電灯DLに供給される。ここで、上記高周波は数十kHz程度であり、低周波は、期間T1, T2を合算した周期の周波数(通常数十から数百Hz)となる。

【0010】

(第2従来技術)

図52は別の従来の高圧放電灯点灯装置の構成図、図53, 図54は同高圧放電灯点灯装置の動作説明図である(特許文献1)。

【0011】

図52に示す高圧放電灯点灯装置は、直流電源1と、直列のトランジスタ(図ではバイポーラトランジスタ)Tr1, Tr2と、同容量で直列のコンデンサC1, C2とを互いに並列に接続して備えるとともに、トランジスタTr1, Tr2の接続点とコンデンサC1, C2の接続点との間に直列に接続されるインダクタL1および高圧放電灯DLと、この高圧放電灯DLと並列に接続されるコンデンサC3と、トランジスタTr1, Tr2とそれぞれ逆並列に接続されるダイオードD1, D2とを備え、トランジスタTr1, Tr2の各制御電極に、それぞれ図53に示すような制御信号が供給されるようになっている。各コンデンサC1, C2には、直流電源1の約半分の電圧が充電される。

40

【0012】

期間T1, T3では、トランジスタTr1, Tr2は交互にオン/オフ動作を行う。こ

50

れにより、図54に示すような高周波電圧VDLが高圧放電灯DLに印加する。動作期間T2では、トランジスタTr2がオフのままトランジスタTr1が高周波でオン・オフすることにより、正の直流電圧VDLが高圧放電灯DLに印加する。動作期間T4では、トランジスタTr1がオフのままトランジスタTr2が高周波でオン/オフすることにより、負の直流電圧VDLが高圧放電灯DLに印加する。

【0013】

ここで、高周波動作期間におけるトランジスタTr1, Tr2のスイッチング周波数を無負荷状態時の共振周波数の近傍に設定することで、インダクタL1とコンデンサC3により始動用の高電圧を発生させることができる。

【0014】

なお、上記のほか、特許文献2には、矩形波電圧の一方の極性時には第1, 第2コンデンサの一方の電力を負荷回路に供給し、矩形波電圧の他方の極性時には第1, 第2コンデンサの他方の電力を負荷回路に供給する矩形波電圧印加手段と、第1, 第2コンデンサの各電圧が所定値になるように補正する補正手段とを備える放電灯点灯装置が記載されている。

【0015】

【特許文献1】

特許第2948600号公報

【特許文献2】

特開2002-43076号公報

【0016】

【発明が解決しようとする課題】

ところで、第1従来技術では、図50に示したように、非点灯時に高圧放電灯DLに印加することができる電圧は、直流電源1Aの出力電圧Eの半分となる。

【0017】

高圧放電灯の場合、始動後においてグロー放電からアーク放電にスムーズに移行させるためには、非点灯時において約250Vから450Vの無負荷電圧(非点灯時に高圧放電灯DLの両端に印加する電圧)が必要であるとされている。

【0018】

このため、第1従来技術のように、非点灯時に直流電源1Aの出力電圧Eの半分しか高圧放電灯DLに印加することができなければ、上記無負荷電圧の倍の電圧を直流電源1Aから出力しなければならぬことになり、部品ストレスの増大や部品形状の大型化を招く。

【0019】

これに対し、第2従来技術では、直流電源1Aの出力電圧Eの半分しか高圧放電灯DLに印加することができなくても、LC共振を利用することにより十分な無負荷電圧を高圧放電灯DLに印加することができる。しかしながら、共振により過剰な電圧が印加されやすいという問題があり、スイッチング素子等の電圧耐量の増大を招いたり、それを防止するのに制御回路部の構成の複雑化を招くといった課題が生じる。

【0020】

本発明は、上記事情に鑑みてなされたものであり、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行を可能にする高圧放電灯点灯装置を提供することを目的とする。

【0021】

【課題を解決するための手段】

上記課題を解決するための請求項1記載の発明は、直流電源と、直列の第1, 第2スイッチと、直列の第1, 第2コンデンサとを互いに並列に接続して備えるとともに、前記第1, 第2スイッチの接続点と前記第1, 第2コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第3コンデンサと

10

20

30

40

50

を備え、前記第 1 , 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、前記第 1 , 第 2 コンデンサの各容量が互いに異なるように設定されることにより、少なくとも前記高圧放電灯の非点灯時に、前記第 1 , 第 2 コンデンサの各両端電圧が互いに異なるように設定されていて、前記高圧放電灯の点灯時、前記第 1 , 第 2 スイッチのうち、前記第 1 , 第 2 コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされることを特徴とする。

【 0 0 2 2 】

請求項 2 記載の発明は、請求項 1 記載の高圧放電灯点灯装置において、前記第 1 , 第 2 コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が 1 . 6 ~ 1 5 の範囲内になるように、前記第 1 , 第 2 コンデンサの各容量が設定されていることを特徴とする。

10

【 0 0 2 3 】

請求項 3 記載の発明は、請求項 1 または 2 記載の高圧放電灯点灯装置において、前記第 1 , 第 2 コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっていることを特徴とする。

【 0 0 2 4 】

請求項 4 記載の発明は、請求項 1 から 3 のいずれかに記載の高圧放電灯点灯装置において、前記第 1 , 第 2 コンデンサの各両端電圧のうち、高い方の電圧が 2 5 0 V 以上で 4 5 0 V 以下の範囲内の電圧になっていることを特徴とする。

20

【 0 0 2 5 】

請求項 5 記載の発明は、請求項 1 から 4 のいずれかに記載の高圧放電灯点灯装置において、前記直流電源の電圧が 3 0 0 V 以上で 4 8 0 V 以下の範囲内の電圧になっていることを特徴とする。

【 0 0 2 6 】

請求項 6 記載の発明は、請求項 1 から 5 のいずれかに記載の高圧放電灯点灯装置において、前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっていることを特徴とする。

【 0 0 2 7 】

請求項 7 記載の発明は、請求項 1 から 6 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第 1 , 第 2 スイッチがスイッチングすることを特徴とする。

30

【 0 0 2 8 】

請求項 8 記載の発明は、請求項 7 記載の高圧放電灯点灯装置において、前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっていることを特徴とする。

【 0 0 2 9 】

請求項 9 記載の発明は、請求項 7 または 8 記載の高圧放電灯点灯装置において、前記所定時間内の周波数は数十 Hz であることを特徴とする。

【 0 0 3 0 】

請求項 1 0 記載の発明は、請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第 1 , 第 2 コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であることを特徴とする。

40

【 0 0 3 1 】

請求項 1 1 記載の発明は、請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第 1 , 第 2 コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であることを特徴とする。

50

【 0 0 3 2 】

請求項 1 2 記載の発明は、請求項 7 から 9 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であることを特徴とする。

【 0 0 3 3 】

請求項 1 3 記載の発明は、請求項 1 から 1 2 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧と、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第 1 , 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御することを特徴とする。

10

【 0 0 3 4 】

請求項 1 4 記載の発明は、請求項 1 3 記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用し、その他方の半周期の間、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧の検出結果を利用することを特徴とする。

【 0 0 3 5 】

請求項 1 5 記載の発明は、請求項 1 から 1 4 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧を基に前記直流電源の電圧を変更することを特徴とする。

【 0 0 3 6 】

請求項 1 6 記載の発明は、請求項 1 から 1 4 のいずれかに記載の高圧放電灯点灯装置において、前記直流電源は、交流電源を交流 - 直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更することを特徴とする。

20

【 0 0 3 7 】

請求項 1 7 記載の発明は、請求項 1 から 1 6 のいずれかに記載の高圧放電灯点灯装置において、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたことを特徴とする。

【 0 0 3 8 】

請求項 1 8 記載の発明は、請求項 1 7 記載の高圧放電灯点灯装置において、前記補正手段は、前記第 1 , 第 2 スイッチの接続点と前記第 1 , 第 2 コンデンサの接続点との間に接続される第 4 コンデンサと、この第 4 コンデンサと前記両接続点の一方との間に直列に介設される第 2 インダクタとにより構成されることを特徴とする。

30

【 0 0 3 9 】

請求項 1 9 記載の発明は、請求項 1 7 記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に依りて、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記インダクタのインダクタンス値を変更することを特徴とする。

【 0 0 4 0 】

請求項 2 0 記載の発明は、請求項 1 7 記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に依りて、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記第 3 コンデンサの容量値を変更することを特徴とする。

40

【 0 0 4 1 】

請求項 2 1 記載の発明は、請求項 1 から 2 0 のいずれかに記載の高圧放電灯点灯装置において、前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 スイッチおよびダイオードを、このダイオードで前記第 1 , 第 2 コンデンサからの電流を阻止するように並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 スイッチおよび前記ダイオードの接続点との間に第 3 インダクタを接続したことを特徴とする。

50

【 0 0 4 2 】

請求項 2 2 記載の発明は、請求項 1 から 2 0 のいずれかに記載の高圧放電灯点灯装置において、前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 , 第 4 スイッチを並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 , 第 4 スイッチの接続点との間に第 3 インダクタを接続したことを特徴とする。

【 0 0 4 3 】

【発明の実施の形態】

(第 1 参考例)

図 1 は本発明に関連した第 1 参考例の高圧放電灯点灯装置の構成図、図 2 は同高圧放電灯点灯装置における各平滑コンデンサの両端電圧の関係を示す図、図 3 は同高圧放電灯点灯装置の動作説明図である。ただし、図 3 の Q 1 , Q 2 のスイッチング動作波形は、模式的に示したものであり、実際には期間 T 1 および T 2 の交番周波数に対して、Q 1 , Q 2 のスイッチング周波数は図 3 の模式図より高い周波数になる。また、図 3 の V D L は高圧放電灯の非点灯時の波形を示す。

10

【 0 0 4 4 】

第 1 参考例の高圧放電灯点灯装置は、図 1 に示すように、直流電源 1 と、直列のトランジスタ (図では M O S 型 F E T) Q 1 , Q 2 と、直列の (平滑) コンデンサ C 1 , C 2 とを互いに並列に接続して備えるとともに、トランジスタ Q 1 , Q 2 の接続点とコンデンサ C 1 , C 2 の接続点との間に直列に接続されるインダクタ L 1 および高圧放電灯 D L と、この高圧放電灯 D L と並列に接続されるコンデンサ C 3 と、このコンデンサ C 3 と並列になるようにインダクタ L 1 および高圧放電灯 D L 間に直列に介設されるイグナイタ 2 と、トランジスタ Q 1 , Q 2 をスイッチング制御することにより、電圧が低周波の矩形波となる低周波矩形波電力を高圧放電灯 D L に供給する制御回路部 3 とを備えている。

20

【 0 0 4 5 】

そして、第 1 参考例の特徴として、図 2 に示すように、コンデンサ C 1 , C 2 の両端電圧 V C 1 , V C 2 を互いに異なるようにするべく、コンデンサ C 1 , C 2 の各容量が互いに異なるように設定される。具体的には、上記低周波矩形波電圧の少なくとも一方の極性時のレベルが高圧放電灯 D L に必要な約 2 5 0 V から 3 0 0 V 以上になるように、直流電源 1 の電圧が設定されるとすれば、両端電圧 V C 1 , V C 2 のうち、高い方の両端電圧 V C 1 が約 2 5 0 V から 3 0 0 V 以上になるように、コンデンサ C 1 , C 2 の各容量が設定

30

【 0 0 4 6 】

例えば、直流電源 1 の電圧が 4 5 0 V である場合に、コンデンサ C 1 , C 2 の容量比を 1 : 2 になるように設定したとすれば、両端電圧 V C 1 , V C 2 は、それぞれ 3 0 0 V , 1 5 0 V になる。この設定で、例えば図 3 に示すように、トランジスタ Q 1 , Q 2 を低周波で交互にオフにするとともに、期間 T 1 のようにトランジスタ Q 2 のオフ時にトランジスタ Q 1 を高周波でオン / オフし、期間 T 2 のようにトランジスタ Q 1 のオフ時にトランジスタ Q 2 を高周波でオン / オフするスイッチング制御が、制御回路部 3 によって実行されたとすれば、期間 T 1 に波高値が 3 0 0 V となり、期間 T 2 に波高値が 1 5 0 V となる電圧 V D L が高圧放電灯 D L に印加することになる。

40

【 0 0 4 7 】

以上のように、コンデンサ C 1 , C 2 の各容量を互いに異なるように、例えば容量比を 1 : 2 などに設定することにより、両端電圧 V C 1 , V C 2 をそれぞれ 3 0 0 V , 1 5 0 V などに設定することができるので、共振を利用することなく、また直流電源 1 の電圧を上昇させずに、従来よりも高圧放電灯 D L への印加電圧を上昇させることができる。これにより、例えば高圧放電灯 D L に対し、始動に必要な無負荷電圧を容易に印加することができるようになる。また、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。

【 0 0 4 8 】

50

なお、第1参考例では、直列のスイッチ（スイッチング素子）として、MOS型FETが使用される構成になっているが、バイポーラトランジスタおよびこれに逆並列接続されるダイオードが使用される構成でもよい。

【0049】

（第2参考例）

図4は本発明に関連した第2参考例の高圧放電灯点灯装置の構成図、図5は同高圧放電灯点灯装置の動作説明図である。

【0050】

第2参考例の高圧放電灯点灯装置は、図4に示すように、第1参考例の直流電源1およびコンデンサC2に代えて、それぞれ直流電源1Aおよび並列接続のコンデンサC21、C22を備えることを特徴とする。

10

【0051】

直流電源1Aは、商用交流電源Vsの交流電圧を直流電圧に全波整流するダイオードブリッジDBと、インダクタL11、トランジスタ（図ではMOS型FET）Q11およびダイオードD11によりなる昇圧チョッパ11と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタQ11のオン/オフ制御を行う制御回路部12とにより構成されている。

【0052】

コンデンサC21、C22は、第1参考例のコンデンサC2と実質的に同じであり、それぞれがコンデンサC1と同じ容量に設定されている。これにより、コンデンサC1とコンデンサC21、C22の容量比が1：2になるので、図5に示すように、第1参考例と同様のスイッチング制御が制御回路部3によって実行されたとすれば、期間T1に、トランジスタQ1、Q2の接続点とコンデンサC1、C2の接続点との間の電圧VLCが300Vとなり、期間T2に電圧VLCが150Vとなる。

20

【0053】

高圧放電灯DLの非点灯時には、図5に示すように、イグナイタ2が動作することにより、例えば約3kVから5kVの高圧パルス電圧Vpが、低周波で矩形波の電圧VLCにおける少なくとも期間T1の極性時（図では期間T1、T2の両極性時）に重畳して、電圧VDLとして高圧放電灯DLに印加するようになっている。これにより、高圧放電灯DLが始動し、放電灯点灯モードに移行することとなる。

30

【0054】

そして、放電灯点灯モードでも、引き続き各極性で波高値の異なる電圧VLCが電圧VDLとして高圧放電灯DLに印加するようになっている。

【0055】

以上のように、コンデンサC2に代えて、コンデンサC1と同じ容量のコンデンサC21、C22を並列にて設けることにより、第1参考例と同様の効果が得られるほか、コンデンサC1、C21、C22の各々に同じ部品を使用することができるので、部品の挿入ミスを防止することができる。

【0056】

また、放電灯点灯モードでも、放電灯非点灯モードと同様のスイッチング制御が制御回路部3によって実行されているので、制御回路部3の回路構成を簡易化することができる。

40

【0057】

なお、第2参考例では、コンデンサC2に代えて、コンデンサC1と同じ容量のコンデンサC21、C22を並列にて設けることにより、容量比を1：2に設定する構成になっているが、図6に示すように、コンデンサC1に代えて、コンデンサC2と同じ容量のコンデンサC11、C12を直列にて設けるようにしてもよい。

【0058】

（第3参考例）

図7は本発明に関連した第3参考例の高圧放電灯点灯装置の構成図、図8は同高圧放電

50

灯点灯装置の動作説明図である。

【0059】

第3参考例の高圧放電灯点灯装置は、図7に示すように、直流電源1Aと、トランジスタQ1、Q2と、コンデンサC1、C21、C22、C3と、インダクタL1と、高圧放電灯DLとを第2参考例と同様に備えているほか、第2参考例との相違点として、イグナイタ2を廃止する代わりに、インダクタL1およびコンデンサC3の共振を利用する制御回路部3Aを備えている。

【0060】

つまり、制御回路部3Aは、図8に示すように、トランジスタQ1、Q2を交互に高周波でオン/オフするスイッチング制御を実行する。これにより、高圧放電灯DLの両端に、例えば約3kVから5kVの高圧パルス電圧 V_p 相当の電圧 V_{DL} が印加し、高圧放電灯DLが点灯始動する。

10

【0061】

ここで、インダクタL1およびコンデンサC3に印加する電圧 V_{LC} が $V_{C1} > V_{C2}$ の関係を含むので、 $V_{C1} = V_{C2}$ となる従来に比べ、電圧 V_{LC} を高くすることができ、その分共振を低くすることができ、回路素子の電圧耐量を下げることができる。

【0062】

(第4参考例)

図9は本発明に関連した第4参考例の高圧放電灯点灯装置の構成図、図10は同高圧放電灯点灯装置の動作説明図である。

20

【0063】

第4参考例の高圧放電灯点灯装置は、第2参考例との相違点として、図9に示すように、コンデンサC21と並列になるようにコンデンサC22に直列に接続されるトランジスタ(図ではMOS型FET)Q3をさらに備え、制御回路部3により、放電灯非点灯モードでトランジスタQ3をオンにし、放電灯点灯モードでトランジスタQ3をオフにすることを特徴とする。

【0064】

図10に示すように、放電灯非点灯モードでは、トランジスタQ3がオンになり、電圧 V_{LC} がコンデンサC1、C21+C22の両端電圧 V_{C1} 、 V_{C2} による低周波矩形波電圧となるので、動作は第2参考例と同様となる。これに対して、放電灯点灯モードでは、トランジスタQ3がオフになり、電圧 V_{LC} がコンデンサC1、C21の両端電圧 V_{C1} 、 V_{C21} による低周波矩形波電圧となるので、電圧 V_{LC} の各極性の波高値は等しくなる。

30

【0065】

以上のように、放電灯点灯モードで、電圧 V_{LC} の各極性の波高値を等しくすることにより、制御回路部3を従来と同様の設計で構成することができるので、高圧放電灯点灯装置に対する設計変更が簡単になる。

【0066】

(第5参考例)

図11は本発明に関連した第5参考例の高圧放電灯点灯装置の設計仕様を示す図である。

40

【0067】

第5参考例の高圧放電灯点灯装置は、第2参考例と同様に構成され、以下の(表1)に示す仕様に基づいて構成されることを特徴とする。

【0068】

【表1】

入力電圧 (V) (実効値)	E (V) (=Vc1+Vc2)	Vc1範囲 (V)	Vc2範囲 (V)	電圧比 (=1/容量比) (Vc1/Vc2) (C2/C1)
100	300~480	250~450	30~156	1.6~15
200	360~480			
277	430~480			

10

【0069】

この(表1)において、商用交流電源Vsの実効値が例えば200Vである場合、直流電源1Aの電圧Eを360~480Vの範囲内に設定するように設計するべきであることを示している。

【0070】

これについて補説すると、商用交流電源Vsからの入力電流を略正弦波にするためには、商用交流電源Vsの変動を+10%程度見込んだ場合、

$$(2) \times 200 \times 1.1 = 310 \text{ [V]}$$

以上の電圧にする必要がある。そして、トランジスタ等の電圧耐量を考慮して、50V程度を加えて360Vの直流電圧となる。

20

【0071】

この360Vは下限であり、上限は直流電源1Aのマルチ電源対応化によって決まる。つまり、商用交流電源Vsの実効値が100Vであっても、277Vであっても、昇圧チョッパ11などを共通の回路で構成するために、最大の277Vで上述の計算をすると、

$$(2) \times 277 \times 1.1 = 430 \text{ [V]}$$

となる。そして50V程度を加えれば、480Vの上限値となる。

【0072】

実効値が100Vである場合、上記と同様の計算をすれば、205~480Vとなるが、非点灯時の無負荷電圧は250~300V程度でなければならないので、下限を300Vに設定してある。

30

【0073】

コンデンサC1については、両端電圧VC1が250V以上にすることが必要であり、最大値としては、480Vより小さい範囲で部品の耐圧等を考慮して450Vとしている。そして、コンデンサC21+C22の両端電圧VC2は、電圧Eの最大値から両端電圧VC1を差し引くことで得られる。

【0074】

電圧比の範囲は、VC1/VC2の最大、最小を計算することで得られるが、一般的な電解コンデンサの許容誤差±20%を考慮して、電圧比は1.6~15としてある。

【0075】

上記仕様において、コンデンサC1, C21+C22の容量比でそれぞれの両端電圧をアンバランスにする場合には、その容量比に収まるように部品を選定すれば良いことになる。

40

【0076】

図11は(表1)で得られたVC1とVC2の範囲をそれぞれ横軸と縦軸にして示したグラフである。図11において、A+B+Cの領域が入力電圧100Vの場合の設定範囲となり、B+Cの領域が入力電圧200Vの場合の設定範囲となり、Cの領域が入力電圧277Vの場合の設定範囲となる。しかし、実際には、定格点灯時において、アンバランスな電圧のうち、低い側の電源電圧(図11ではVC2)が定格の放電灯電圧VDL以下になってしまうと、高圧放電灯DLの立消えが発生してしまうため、例えば、図11の1点鎖線で示す「定格VDL」の場合にはそれより上の領域が更に望ましい領域といえる。

50

なお、図 1 1 の点線で示した範囲は、従来の同容量のコンデンサを用いたハーフブリッジ型の高圧放電灯点灯装置のコンデンサ電圧の電圧比を示している。

【 0 0 7 7 】

以上のように、電圧比を 1 . 6 ~ 1 5 の範囲内に設定すれば、1 0 0 ~ 2 7 7 V の入力電圧の場合に、入力電流歪を改善することができ、高圧放電灯の始動に必要な無負荷電圧を印加することができる。

【 0 0 7 8 】

また、両端電圧 V_{C2} を定格 V_{DL} 以上に設定することにより、立消え防止が可能になる。

【 0 0 7 9 】

(第 1 実施形態)

図 1 2 は本発明による第 1 実施形態の高圧放電灯点灯装置の動作説明図であり、第 1 実施形態の高圧放電灯点灯装置は、第 2 参考例と同様に構成される。

【 0 0 8 0 】

第 1 実施形態の特徴は、制御回路部 3 によるトランジスタ Q_1 , Q_2 に対するスイッチング周波数 f_1 , f_2 が、図 1 2 に示すように、 $f_1 > f_2$ の関係になっていることである。

【 0 0 8 1 】

電圧 V_{LC} は、第 2 参考例と同様に、コンデンサ C_1 , $C_{21} + C_{22}$ の両端電圧 V_{C1} , V_{C2} によるものであり、期間 T_1 の極性時の波高値のほうが期間 T_2 の極性時の波高値よりも大きくなっている。ところが、第 1 実施形態では、期間 T_1 でオン/オフするトランジスタ Q_1 のスイッチング周波数 f_1 よりも、期間 T_2 でオン/オフするトランジスタ Q_2 のスイッチング周波数 f_2 の方が低くなっているため、共振点に近づくことにより期間 T_2 でインダクタ L_1 に流れる電流 I_{L1} が大きくなる。図では、期間 T_2 時の電流 I_{L1} の値が、期間 T_1 時の電流 I_{L1} の値と等しくなっている。この結果、イグナイタ 2 のリアクタンス分とコンデンサ C_3 で形成されるフィルタにより、高圧放電灯 DL の電流 (ランプ電流) I_{DL} が正負対称な波形となる。すなわち、期間 T_1 時の電流 I_{DL} の波高値と期間 T_2 時の電流 I_{DL} の波高値が等しくなる。

【 0 0 8 2 】

以上のように、 $f_1 > f_2$ の関係にすることにより、高圧放電灯 DL の電流を正負対称な波形にすることができるので、高圧放電灯 DL の一方の電極のみにストレスが生じるのを避けることができ、高圧放電灯の寿命の面で有利となる。

【 0 0 8 3 】

(第 2 実施形態)

図 1 3 は本発明による第 2 実施形態の高圧放電灯点灯装置の構成図、図 1 4 は同高圧放電灯点灯装置の動作説明図である。

【 0 0 8 4 】

第 2 実施形態の高圧放電灯点灯装置は、第 1 実施形態との相違点として、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にしたことを特徴とする。

【 0 0 8 5 】

このように、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にすることにより、第 1 実施形態と同様に、高圧放電灯 DL の電流を正負対称な波形にすることができるほか、図 1 3 に示すような簡易な回路で制御回路部 3 を構成することができる。

【 0 0 8 6 】

図 1 3 では、制御回路部 3 は、低周波発振器 3 1 と、高周波発振器 3 2 と、トグル・フリップフロップ 3 0 0 と、NOT 回路 3 0 1 と、AND 回路 3 0 3 , 3 0 3 と、駆動回路 3 3 とにより構成されている。高周波発振器 3 2 の出力が、トグル・フリップフロップ 3 0 0 の T 入力と AND 回路 3 0 3 の一の入力に接続され、トグル・フリップフロップ 3 0 0 の Q 出力が AND 回路 3 0 3 の一の入力に接続されている。低周波発振器 3 1 の出力が、AND 回路 3 0 3 の他の入力と、NOT 回路 3 0 1 を介して AND 回路 3 0 3 の他の入

10

20

30

40

50

力とに接続されている。AND回路303, 303の両出力は、駆動回路33を介してトランジスタQ1, Q2の制御端子(ゲート)に接続されている。

【0087】

上記制御回路部3において、高周波発振器32で周波数 f_1 の信号を発生させると、トグル・フリップフロップ300の出力に、周波数 f_1 を2分周した f_1 の半分の周波数 f_2 の信号が発生する。そして、低周波発振器31から数100Hz程度の周波数の信号を出力することにより、トランジスタQ1, Q2が、図14に示すように、数100Hz程度の低周波で交互にオン/オフするとともに、トランジスタQ2のオフ時にトランジスタQ1が f_1 の高周波で交互にオン/オフし、トランジスタQ1のオフ時にトランジスタQ2が f_2 の高周波で交互にオン/オフする。なお、高圧放電灯DLの電力制御については、トランジスタQ1, Q2のデューティを変換する回路を加えれば容易に実現できる。

10

【0088】

以上のように、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にすることにより、1つの高周波発振器からスイッチング周波数 f_1 , f_2 の信号を生成することができるため、簡易な回路で制御回路部3を構成することができる。

【0089】

なお、図1の構成の場合にコンデンサC1, C2の容量を適正に選ぶことにより、 $f_1 = n \times f_2$ (n は自然数)の周波数で、正負のいずれにおいてもほぼBCM (Boundary Current Mode)動作させることが可能となる。ここで、BCMとは、電流が連続モードで、且つ電流が0になった時点でオンすることである。

20

【0090】

(第6参考例)

図15は本発明に関連した第6参考例の高圧放電灯点灯装置の構成図、図16は同高圧放電灯点灯装置の動作説明図である。

【0091】

第6参考例の高圧放電灯点灯装置は、第4参考例との相違点として、図15に示すように、コンデンサC1に代えて、並列接続のコンデンサC11, C12を備えるとともに、コンデンサC11と並列になるようにコンデンサC12に直列に接続されるトランジスタ(図ではMOS型FET)Q4をさらに備え、制御回路部3により、高圧放電灯DLの非点灯期間においてトランジスタQ3, Q4を交互にオン/オフすることを特徴とする。コンデンサC11, C12, C21, C22の各々は、例えば同一の容量に設定される。

30

【0092】

上記構成の高圧放電灯点灯装置では、図16に示すように、期間TS1でトランジスタQ3, Q4がそれぞれオン, オフにされ、期間TS1と等しい長さの期間TS2でトランジスタQ3, Q4がそれぞれオフ, オンにされる。

【0093】

期間TS1では、コンデンサC11, C12, C21, C22のうち、コンデンサC11, C21, C22が接続されることになるため、 $V_{C1} > V_{C2}$ となり、第2参考例と同様の動作となる。これに対して、期間TS2では、コンデンサC11, C12, C21が接続されることになるため、 $V_{C1} < V_{C2}$ となり、期間TS1における各極性の波高値が逆転した電圧 V_{LC} となり、電圧 V_{DL} として高圧放電灯DLに印加することになる。これにより、期間TS1内の期間T1時の電圧 V_{LC} の波高値と期間TS2内の期間T2時の電圧 V_{LC} の波高値とが等しくなるとともに、期間TS1内の期間T2時の電圧 V_{LC} の波高値と期間TS2内の期間T1時の電圧 V_{LC} の波高値とが等しくなる。

40

【0094】

以上のように、期間TS1, TS2で、コンデンサC11, C12とコンデンサC21, C22の容量比を交互に変更することにより、高圧放電灯DLの各電極へのストレスがほぼ均等となるため、高圧放電灯DLの寿命の点で有利となる。

【0095】

なお、 $V_{C1} > V_{C2}$ と $V_{C1} < V_{C2}$ の切替えは、期間TS1, TS2で切り替える

50

構成に限らず、高圧放電灯 D L の点灯回数を記憶するようにし、点灯回数が偶数回である場合に $V C 1 > V C 2$ か $V C 1 < V C 2$ のいずれかに切り替え、点灯回数が奇数回である場合にそれとは逆の状態に切り替えるようにしてもよい。

【 0 0 9 6 】

(第 7 参考例)

図 1 7 は本発明に関連した第 7 参考例の高圧放電灯点灯装置の構成図、図 1 8 は同高圧放電灯点灯装置の動作説明図である。

【 0 0 9 7 】

第 7 参考例の高圧放電灯点灯装置は、第 2 参考例との相違点として、図 1 7 に示すように、高圧放電灯 D L の電圧検出用の電圧検出回路部 4 を備え、この電圧検出回路部 4 によって検出された電圧を基に、直流電源 1 A の出力を切り替えるように制御回路部 1 2 を構成したことを特徴とする。

10

【 0 0 9 8 】

電圧検出回路部 4 において、インダクタ L 1 およびコンデンサ C 3 の接続点とグラウンドとの間に、コンデンサ C 4 1 および抵抗 R 4 1 , R 4 2 が直列に接続され、抵抗 R 4 2 に対して並列になるように、ダイオード D 4 1 およびコンデンサ C 4 2 が直列に接続されている。そして、コンデンサ C 4 2 に発生する電圧が検出電圧として制御回路部 1 2 に取り込まれるようになっている。

【 0 0 9 9 】

制御回路部 1 2 において、直流電源 1 A の出力 ($V C 1 + V C 2$) が、抵抗 R 1 2 0 , R 1 2 1 により分圧値として、抵抗 R 1 2 2 を介してオペアンプ 1 2 1 の - 端子に入力するようになっている。オペアンプ 1 2 1 の - 端子と出力端子との間には抵抗 R 1 2 3 が接続され、 $R 1 2 3 / R 1 2 2$ のゲインで誤差増幅を行うようになっている。オペアンプ 1 2 1 の + 端子には基準電圧 $V r e f$ と上記検出電圧のいずれかがスイッチ S 1 2 を介して入力するようになっている。オペアンプ 1 2 1 の出力は比較器 1 2 3 の - 端子に接続され、その値と高周波発振器 1 2 2 の高周波信号波形との比較がなされ、その大小によって駆動回路 1 2 4 を介してトランジスタ Q 1 1 をオン / オフするようになっている。

20

【 0 1 0 0 】

図 1 8 に示すように、「放電灯非点灯」の期間では、スイッチ S 1 2 を接点 S 1 2 2 の側にして、電圧 V C 1 , V C 2 をそれぞれ例えば 3 0 0 V , 1 5 0 V に設定する。この期間では、イグナイタ 2 により高圧パルス電圧が発生するため、それが重畳した電圧 V D L となる。

30

【 0 1 0 1 】

この後、高圧放電灯 D L が点灯を開始すると、図示しない点灯判別回路によりスイッチ S 1 2 を接点 S 1 2 1 の側に取り替え、オペアンプ 1 2 1 の + 端子への入力を、高圧放電灯 D L の電圧に応じた検出電圧に切り替える。点灯直後の高圧放電灯 D L の電圧は、極めて低く徐々に増加するため、検出電圧に応じて電圧 V C 1 , V C 2 も徐々に増加する。

【 0 1 0 2 】

この後、高圧放電灯 D L が定格点灯するようになると、スイッチ S 1 2 を接点 S 1 2 2 の側に戻して、電圧 V C 1 , V C 2 をそれぞれ 3 0 0 V , 1 5 0 V に切り替える。

40

【 0 1 0 3 】

以上のような制御を行うことにより、「放電灯点灯 1」の期間における直流電圧を高圧放電灯 D L が消えない程度に低く設定することができるため、その期間における昇圧チョッパ 1 1 の回路効率を良くすることができる。

【 0 1 0 4 】

(第 8 参考例)

図 1 9 は本発明に関連した第 8 参考例の高圧放電灯点灯装置の構成図、図 2 0 は同高圧放電灯点灯装置の動作説明図である。

【 0 1 0 5 】

第 8 参考例の高圧放電灯点灯装置は、第 7 参考例との相違点として、図 1 9 に示すよう

50

に、電圧検出回路部 4 に代えて、電源電圧検出用の電圧検出回路部 5 を備え、この電圧検出回路部 5 によって検出された電圧を基に、直流電源 1 A の出力を切り替えるように制御回路部 1 2 を構成したことを特徴とする。

【 0 1 0 6 】

図 1 9 において、ダイオードブリッジ D B の出力端電圧が、抵抗 R 5 1 , R 5 2 およびコンデンサ C 5 1 により電圧 V C 5 として検出される。電圧 V C 5 は、予め設定された基準電圧 V r e f と比較され、制御回路部 1 2 におけるスイッチ S 1 2 の接点切替に利用される。

【 0 1 0 7 】

制御回路部 1 2 は、スイッチ S 1 2 の接点 S 1 2 1 , S 1 2 2 にそれぞれ基準電圧 V r e f 1 , V r e f 2 が接続される以外は第 7 参考例と同様に構成されている。ただし、V r e f 1 > V r e f 2 である。

10

【 0 1 0 8 】

次に、1 0 0 V と 2 0 0 V の商用交流電源 V s に接続される場合を例にして、高圧放電灯点灯装置の動作について説明する。

【 0 1 0 9 】

2 0 0 V の商用交流電源 V s に接続された場合、図 2 0 に示すように、期間 T S 1 における電圧 V C 5 が基準電圧 V r e f より高くなり、スイッチ S 1 2 が接点 S 1 2 1 に切り替わる。これにより、直流電源 1 A の出力である直流電圧 (V C 1 + V C 2) が図示するような電圧に設定され、電圧 V L C が各極性で波高値の異なる波形となる。

20

【 0 1 1 0 】

これに対し、1 0 0 V の商用交流電源 V s に接続された場合、期間 T S 2 における電圧 V C 5 が基準電圧 V r e f より低くなり、スイッチ S 1 2 が接点 S 1 2 2 に切り替わる。これにより、直流電源 1 A の出力が図示するような電圧に設定され、電圧 V L C が各極性で波高値の異なる波形となるが、両極性の波高値とも期間 T S 1 におけるそれらよりも小さくなる。

【 0 1 1 1 】

ここで、直流電源 1 A の出力の具体的な値としては、1 0 0 V の商用交流電源 V s に接続された場合、3 0 0 ~ 3 6 0 V 程度が最も望ましい。この範囲であれば、入力電流の歪も改善でき、かつ昇圧チョッパ 1 1 の回路効率も良くなる。

30

【 0 1 1 2 】

このように商用交流電源 V s の電圧に応じて直流電源 1 A の出力を変化させることで、特に商用交流電源 V s の電圧が低い場合に直流電源 1 A の出力を低く設定することができ、昇圧チョッパ 1 1 の効率が向上する。

【 0 1 1 3 】

なお、上記各実施形態において、上述の直流電源に代えて、図 2 1 , 図 2 2 , 図 2 3 にそれぞれ示すような直流電源 1 B , 1 C , 1 D を使用するようにしてもよい。

【 0 1 1 4 】

図 2 1 に示す直流電源 1 B は、ダイオードブリッジ D B と、インダクタ L 1 1 とを備え、チョッパ回路 1 1 のトランジスタ Q 1 1 を、ハーフブリッジ回路構成のインバータにおけるトランジスタ Q 2 で兼用したものである。

40

【 0 1 1 5 】

図 2 2 に示す直流電源 1 C は、ダイオードブリッジ D B と、コンデンサ C 1 1 0 , C 1 1 1 と、インダクタ L 1 1 とを備え、チョッパ回路 1 1 のトランジスタ Q 1 1 を、インバータにおけるトランジスタ Q 1 , Q 2 で兼用したものである。

【 0 1 1 6 】

図 2 3 に示す直流電源 1 D は、ダイオードブリッジ D B と、トランジスタ Q 1 1 , Q 1 2 , ダイオード D 1 1 , D 1 2 およびインダクタ L 1 1 によりなる昇降圧チョッパ 1 1 A と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタ Q 1 1 , Q 1 2 のオン/オフ制御を行う制御回路部 1 2 A とを備えている。

50

【 0 1 1 7 】

要するに、直流電源として直流電圧を供給しさえすれば、コンデンサ C_1 , C_2 の容量比で各々の電圧 V_{C1} , V_{C2} を互いに等しくない電圧に設定でき、始動性を改善することができる。

【 0 1 1 8 】

(第 9 参考例)

図 2 4 は本発明に関連した第 9 参考例の高圧放電灯点灯装置の動作説明図である。

【 0 1 1 9 】

第 9 参考例の高圧放電灯点灯装置は、第 1 参考例との相違点として、図 2 4 に示すように、高圧放電灯 D_L に印加する低周波で矩形波の電圧 V_{DL} の周波数が、高圧放電灯 D_L の点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、制御回路部 3 がトランジスタ Q_1 , Q_2 をスイッチング制御することを特徴とする。

10

【 0 1 2 0 】

つまり、グロー放電からアーク放電へのスムーズな移行のために、高圧放電灯 D_L が始動して所定時間 T_3 だけ通常の周波数より低く設定される。例えば、所定時間 T_3 内の周波数が数十 Hz となり、所定時間 T_3 後の周波数が数百 Hz となるように構成される。

【 0 1 2 1 】

このように、所定時間 T_3 内の周波数を低くすることにより、高圧放電灯 D_L が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行するようである。

20

【 0 1 2 2 】

(第 1 0 参考例)

図 2 5 は本発明に関連した第 1 0 参考例の高圧放電灯点灯装置の構成図、図 2 6 は同高圧放電灯点灯装置の動作説明図である。

【 0 1 2 3 】

第 1 0 参考例の高圧放電灯点灯装置は、第 9 参考例との相違点として、図 2 6 に示すように、所定時間 T_3 内の電圧 V_{DL} の周波数が、コンデンサ C_1 , C_2 の少なくとも一方(図では両方)の両端電圧が、高圧放電灯 D_L の非点灯時におけるコンデンサ C_1 , C_2 の各両端電圧のうち高い方の電圧 V_{C1} と低い方の電圧 V_{C2} との間を往復するのに要する時間の逆数であることを特徴とする。

30

【 0 1 2 4 】

そして、高圧放電灯点灯装置は、図 1 の構成に加えて、図 2 5 に示すように、第 7 参考例と同様の電圧検出回路部 4 と、抵抗 R_{61} , R_{62} によりなりコンデンサ C_1 , C_2 の両端電圧を検出するための電圧検出回路部 6 とを備え、制御回路部 3 が、低周波発振器 3 0 , 3 1 と、高周波発振器 3 2 と、駆動回路 3 3 と、フリップフロップ 3 1 0 と、複数の比較器 3 1 1 ~ 3 1 5 と、論理回路 3 2 0 とにより構成され、電圧検出回路部 4 , 6 によって検出された電圧を利用して、図 2 6 に示すようにトランジスタ Q_1 , Q_2 をスイッチング制御するようになっている。

【 0 1 2 5 】

放電灯非点灯時では、低周波の周波数が例えば数十 Hz に設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図 2 6 に示す電圧 V_{DL} の波形のようになる。

40

【 0 1 2 6 】

放電灯点灯時では、第 9 参考例と同様に、高圧放電灯 D_L に印加する電圧 V_{DL} の周波数が、高圧放電灯 D_L の点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、トランジスタ Q_1 , Q_2 がスイッチング制御される。そして、所定時間 T_3 内の電圧 V_{DL} の周波数は、第 1 0 参考例の特徴として、高圧放電灯 D_L の非点灯時におけるコンデンサ C_1 , C_2 の両端電圧 V_{C1} , V_{C2} で決まるようになっている。

【 0 1 2 7 】

50

このような制御によれば、高圧放電灯 D L の極性反転に伴って立消えが起きた場合に、非点灯時と同様の低周波で矩形波の電圧をそのまま高圧放電灯 D L に印加することになるため、高圧放電灯 D L の再始動性が良くなる。

【 0 1 2 8 】

(第 1 1 参考例)

図 2 7 は本発明に関連した第 1 1 参考例の高圧放電灯点灯装置の構成図、図 2 8 は同高圧放電灯点灯装置の動作説明図である。

【 0 1 2 9 】

第 1 1 参考例の高圧放電灯点灯装置は、第 9 参考例との相違点として、図 2 8 に示すように、所定時間 T 3 内の周波数が、コンデンサ C 1 , C 2 の少なくとも一方 (図では両方) の両端電圧が、直流電源 1 A の電圧 E よりもコンデンサ C 1 , C 2 の印加可能な最大電圧 V_{C1max} 分低い電圧 $E - V_{C1max}$ と、最大電圧 V_{C1max} との間を往復するのに要する時間の逆数であることを特徴とする。

【 0 1 3 0 】

そして、高圧放電灯点灯装置は、図 1 の構成に加えて、図 2 7 に示すように、第 7 参考例と同様の電圧検出回路部 4 と、第 9 参考例と同様の電圧検出回路部 6 と、抵抗 R 7 1 , R 7 2 によりなり直流電源 1 A の電圧 E を検出するための電圧検出回路部 7 を備え、制御回路部 3 が、低周波発振器 3 0 , 3 1 と、高周波発振器 3 2 と、駆動回路 3 3 と、フリップフロップ 3 1 0 と、複数の比較器 3 1 1 ~ 3 1 5 と、オペアンプ 3 1 6 と、論理回路 3 2 0 とにより構成され、電圧検出回路部 4 , 6 , 7 によって検出された電圧を利用して、図 2 8 に示すようにトランジスタ Q 1 , Q 2 をスイッチング制御するようになっている。

【 0 1 3 1 】

放電灯非点灯時では、低周波の周波数が例えば数十 Hz に設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図 2 8 に示す電圧 V_{DL} の波形のようになる。

【 0 1 3 2 】

放電灯点灯時では、第 9 参考例と同様に、高圧放電灯 D L に印加する電圧 V_{DL} の周波数が、高圧放電灯 D L の点灯時点から所定時間 T 3 後におけるよりもその所定時間 T 3 内の方が低くなるように、トランジスタ Q 1 , Q 2 がスイッチング制御される。そして、所定時間 T 3 内の電圧 V_{DL} の周波数は、第 1 1 参考例の特徴として、コンデンサ C 1 , C 2 の印加可能な最大電圧で決まる。例えば、直流電源 1 A の電圧 E が 4 5 0 V であり、コンデンサ C 1 , C 2 の印加可能な最大電圧が 4 2 0 V であったとき、所定時間 T 3 内の電圧 V_{DL} の周波数は、コンデンサ C 1 , C 2 の両端電圧 V_{C1} , V_{C2} が 3 0 V (= 4 5 0 V - 4 2 0 V) と 4 2 0 V との間を往復する時間で決まる。つまり、図 2 7 の回路において、 V_{r1} , V_{r2} がそれぞれ V_{C1max} , $E - V_{C1max}$ に設定されている。

【 0 1 3 3 】

このような制御によれば、始動直後の放電が不安定な領域での極性反転回数を極力低減でき、放電を安定させることができる。

【 0 1 3 4 】

(第 1 2 参考例)

図 2 9 は本発明に関連した第 1 2 参考例の高圧放電灯点灯装置の構成図、図 3 0 は同高圧放電灯点灯装置の動作説明図である。

【 0 1 3 5 】

第 1 2 参考例の高圧放電灯点灯装置は、第 9 参考例との相違点として、図 3 0 に示すように、所定時間 T 3 内の周波数が、コンデンサ C 1 , C 2 の少なくとも一方 (図では両方) の両端電圧が、所定電圧 V_c と、直流電源 1 A の電圧 E よりも所定電圧 V_c 分低い電圧 $E - V_c$ との間を往復するのに要する時間の逆数であることを特徴とする。

【 0 1 3 6 】

そして、高圧放電灯点灯装置は、図 1 の構成に加えて、図 2 9 に示すように、第 7 参考

10

20

30

40

50

例と同様の電圧検出回路部 4 と、第 1 1 参考例と同様の電圧検出回路部 7 を備え、制御回路部 3 が、低周波発振器 3 0 , 3 1 と、高周波発振器 3 2 と、駆動回路 3 3 と、フリップフロップ 3 1 0 と、複数の比較器 3 1 1 ~ 3 1 5 と、オペアンプ 3 1 6 と、論理回路 3 2 0 とにより構成され、電圧検出回路部 4 , 7 によって検出された電圧を利用して、図 3 0 に示すようにトランジスタ Q 1 , Q 2 をスイッチング制御するようになっている。

【 0 1 3 7 】

放電灯非点灯時では、低周波の周波数が例えば数十 Hz に設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図 3 0 に示す電圧 V_{DL} の波形のようになる。

【 0 1 3 8 】

放電灯点灯時では、第 9 参考例と同様に、高圧放電灯 DL に印加する電圧 V_{DL} の周波数が、高圧放電灯 DL の点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、トランジスタ Q 1 , Q 2 がスイッチング制御される。そして、所定時間 T_3 内の電圧 V_{DL} の周波数は、第 1 2 参考例の特徴として、直流電源 1 A の電圧 E と所定期間 T_3 が経過した直後の高圧放電灯 DL の電圧 V_c で決まる。電圧 V_c は、所定時間 T_3 経過後に明らかになる電圧ではなく、実験・経験上分かっている電圧である。

【 0 1 3 9 】

例えば、直流電源 1 A の電圧 E が 4 5 0 V で始動した後、所定時間 T_3 経過直後の電圧 V_c が実験・経験上 5 0 V 程度であると分かっている場合、所定時間 T_3 内の電圧 V_{DL} の周波数（低周波矩形波の極性反転のタイミング）は、コンデンサ C_1 , C_2 の両端電圧 V_{C1} , V_{C2} が 5 0 V と 4 0 0 V (= 4 5 0 V - 5 0 V) との間を往復する時間で決まる。つまり、図 2 9 の回路において、 V_{r1} , V_{r2} がそれぞれ V_c , $E - V_c$ に設定されている。ここで、所定時間 T_3 が短ければ短いほど、高圧放電灯 DL の電圧がより低くなるのが一般に知られている。

【 0 1 4 0 】

このような制御によれば、所定期間 T_3 経過までは、確実に高圧放電灯 DL に電力を供給できるため、放電の安定性を確保することができる。また、極性反転直前の高圧放電灯 DL に電力供給するコンデンサの両端電圧 V_{C1} , V_{C2} を高くできるため、極性反転時に発生しやすい立消えを防止することができる。

【 0 1 4 1 】

（第 1 3 参考例）

図 3 1 は本発明に関連した第 1 3 参考例の高圧放電灯点灯装置の構成図、図 3 2 は同高圧放電灯点灯装置の動作説明図である。

【 0 1 4 2 】

第 1 3 参考例の高圧放電灯点灯装置は、図 1 の構成に加えて、図 3 1 に示すように、高圧放電灯 DL の電圧検出用の電圧検出回路部 4 と、コンデンサ C_1 , C_2 の一方の電圧検出用の電圧検出回路部 8 とを備え、制御回路部 3 が、高圧放電灯 DL の電圧と、コンデンサ C_1 , C_2 の少なくとも一方の電圧との検出結果を利用して、トランジスタ Q 1 , Q 2 をスイッチングすることにより、高圧放電灯 DL に供給する低周波矩形波電力を制御することを特徴とする。ただし、図 3 1 ではイグナイタ 2 の図示を省略してある。

【 0 1 4 3 】

ここで、高圧放電灯 DL の場合、低周波矩形波電圧を各極性で同一の電圧値にしなければ、高圧放電灯 DL の一方の電極付近に発光管内部の金属イオンが集中し、発光するカタホレス現象、光のちらつき、立消えなどの不具合を生じる。

【 0 1 4 4 】

高圧放電灯 DL の電圧だけを検出して、トランジスタ Q 1 , Q 2 をスイッチング制御することにより、各極性で同一のランプ電圧およびランプ電流を供給する場合、非常に複雑なスイッチング制御となり、回路の大型化や高価格化を招く。

【 0 1 4 5 】

10

20

30

40

50

そのため、第 1 3 参考例では、高圧放電灯 D L に印加する低周波矩形波電圧の一方の半周期の間、高圧放電灯 D L の電圧の検出結果を利用し、その他方の半周期の間、コンデンサ C 1 , C 2 の少なくとも一方の電圧の検出結果を利用する。高圧放電灯 D L の電圧に応じての制御は低周波矩形波電圧の一方の極性とし、もう一方の極性は、コンデンサの両端電圧を高圧放電灯 D L が非点灯時と同じ電圧バランスになるように調整する。

【 0 1 4 6 】

具体的には、低周波矩形波の一方の極性では、コンデンサ C 1 トランジスタ Q 1 インダクタ L 1 放電灯 D L (コンデンサ C 3) のループに電流が流れる。このとき、高圧放電灯 D L の電圧を電圧検出回路部 4 で検出し、高圧放電灯 D L の状態による適正な電力を供給する。

10

【 0 1 4 7 】

もう一方の極性では、コンデンサ C 2 放電灯 D L (コンデンサ C 3) インダクタ L 1 トランジスタ Q 2 のループに電流が流れる。このとき、コンデンサ C 1 およびコンデンサ C 2 の電圧値を検出し、高圧放電灯 D L が非点灯時の状態での電圧 V C 1 および電圧 V C 2 となるようにトランジスタ Q 2 を制御する。

【 0 1 4 8 】

このような制御によれば、コンデンサ C 1 , C 2 の両端電圧 V C 1 , V C 2 を非点灯時のアンバランス状態に維持したまま、高圧放電灯 D L に、各極性で電圧値が同一の低周波矩形波電圧を印加することができる。

【 0 1 4 9 】

(第 1 4 参考例)

図 3 3 は本発明に関連した第 1 4 参考例の高圧放電灯点灯装置の構成図である。

20

【 0 1 5 0 】

第 1 4 参考例の高圧放電灯点灯装置は、第 1 3 参考例との相違点として、電圧検出回路部 8 に代えて、コンデンサ C 2 の両端電圧検出用の電圧検出回路部 6 を備え、高圧放電灯 D L に印加する低周波矩形波電圧の一方の半周期の間、高圧放電灯 D L の電圧の検出結果を利用し、その他方の半周期の間、コンデンサ C 2 の電圧の検出結果を利用することを特徴とする。ただし、図 3 3 ではイグナイタ 2 の図示を省略してある。

【 0 1 5 1 】

第 1 3 参考例と同様に低周波矩形波電圧を高圧放電灯 D L に供給するために、一方の極性では、高圧放電灯 D L の電圧を検出し、もう一方の極性では、コンデンサ C 2 の両端電圧 V C 2 を検出し、両端電圧 V C 2 が高圧放電灯 D L の非点灯時における両端電圧 V C 2 と同様になるように、トランジスタ Q 2 がスイッチング制御される。

30

【 0 1 5 2 】

このように、両端電圧 V C 2 を検出し、トランジスタ Q 2 をスイッチング制御することにより、基準電位から、直接両端電圧 V C 2 を検出することができるため、より制御回路を簡略化できる。

【 0 1 5 3 】

さらに、コンデンサ C 2 の容量をコンデンサ C 1 の容量よりも大きくして、低周波矩形波の周波数の極性にに応じて、電圧値の違う低周波矩形波電圧を高圧放電灯 D L に印加する場合、例えば、低抗分圧により両端電圧 V C 2 を検出するとき、検出抵抗の電力ロスも低減することが可能である。

40

【 0 1 5 4 】

(第 1 5 参考例)

図 3 4 は本発明に関連した第 1 5 参考例の高圧放電灯点灯装置の構成図、図 3 5 は同高圧放電灯点灯装置の動作説明図、図 3 6 は同高圧放電灯点灯装置の基本構成図、図 3 7 , 図 3 8 は同基本構成に対して図 3 4 の構成にする理由の説明図、図 3 9 は同高圧放電灯点灯装置の特性図である。

【 0 1 5 5 】

第 1 5 参考例の高圧放電灯点灯装置は、図 3 4 に示すように、第 1 参考例とほぼ同様に

50

構成され、制御回路部 3 が、図 3 5 に示すように、トランジスタ Q 1 , Q 2 をスイッチング制御するとともに、インダクタ L 1 に流れる電流を B C M 制御し、インダクタ L 1 およびコンデンサ C 3 によるフィルタにおいて、インダクタ L 2 およびコンデンサ C 4 にて、インダクタ L 1 に流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくすることを特徴とする。

【 0 1 5 6 】

ここで、図 3 6 の基本構成において、図 3 7 に示すように、トランジスタ Q 2 がオフし、トランジスタ Q 1 がオンしているときは、コンデンサ C 1 から、トランジスタ Q 1、インダクタ L 1 を介して、高圧放電灯 D L (コンデンサ C 3) に電流 I 1 が流れ、インダクタ L 1 にエネルギーが貯蓄される。この後、インダクタ L 1 に貯蓄されていたエネルギーが放出され、インダクタ L 1 から、高圧放電灯 D L (コンデンサ C 3) に、コンデンサ C 2、トランジスタ Q 2 の寄生ダイオードを介して電流 I 1 ' が流れる。

10

【 0 1 5 7 】

一方、トランジスタ Q 1 がオフし、トランジスタ Q 2 がオンしているときは、コンデンサ C 2 から、高圧放電灯 D L (コンデンサ C 3) に、インダクタ L 1、トランジスタ Q 2 を介して電流 I 2 が流れ、インダクタ L 1 にエネルギーが貯蓄される。この後、インダクタ L 1 に貯蓄されていたエネルギーが放出され、インダクタ L 1 から、トランジスタ Q 1 の寄生ダイオード、コンデンサ C 1 を介して、高圧放電灯 D L (コンデンサ C 3) に電流 I 2 ' が流れる。

【 0 1 5 8 】

例えば、コンデンサ C 1 , C 2 の両端電圧がそれぞれ 3 0 0 V , 1 5 0 V である場合の B C M 制御では、高圧放電灯 D L の電圧が 9 0 V であるとすれば、トランジスタ Q 1 のスイッチング時のオン幅とオフ幅の比が 8 : 7 となり、トランジスタ Q 2 のスイッチング時のオン幅とオフ幅の比が 1 3 : 2 となる。このようにオン幅とオフ幅の比が異なると、図 3 8 に示すように、必然的にトランジスタ Q 1 のスイッチング周波数の方がトランジスタ Q 2 のスイッチング周波数よりも高くなる。周波数が異なることでインダクタ L 1、コンデンサ C 3 のローパスフィルタによるゲイン (V o u t / V i n) が異なってくるので、図 3 8 の I D L 波形に示されるように、トランジスタ Q 1 , Q 2 のスイッチングによる各 I D L のリップル含有率が異なる。

20

【 0 1 5 9 】

一般的に、高圧放電灯 D L の場合、高圧放電灯 D L の電流 I D L のリップル含有率が極性によって異なると、ちらつきや音響的共鳴現象の発生につながるため、各極性で同一の電流 I D L を高圧放電灯 D L に供給する必要がある。

30

【 0 1 6 0 】

そこで、第 1 5 参考例では、I 1 a リップル含有率を各極性で同一にするため、図 3 6 の基本構成に対して、図 3 4 に示すように、トランジスタ Q 1 , Q 2 の接続点とコンデンサ C 1 , C 2 の接続点との間に接続されるコンデンサ C 4 と、このコンデンサ C 4 とトランジスタ Q 1 , Q 2 の接続点との間に直列に介設されるインダクタ L 2 とを追加して、フィルタを 2 段にするのである。

【 0 1 6 1 】

コンデンサ C 3、インダクタ L 1 によるフィルタと、コンデンサ C 4、インダクタ L 2 によるフィルタとの 2 段にすることにより、フィルタのゲイン - 周波数特性が図 3 9 に示すような特性となる。

40

【 0 1 6 2 】

そして、トランジスタ Q 1 のスイッチング周波数 f 1 と、トランジスタ Q 2 のスイッチング周波数 f 2 が異なっても、それぞれのスイッチングで同一のゲインを得ることが可能となり、高圧放電灯の電流 I D L のリップル含有率が同一となる。

【 0 1 6 3 】

(第 1 6 参考例)

図 4 0 は本発明に関連した第 1 6 参考例の高圧放電灯点灯装置の構成図である。

50

【 0 1 6 4 】

第 1 6 参考例の高圧放電灯点灯装置は、第 1 5 参考例との相違点として、図 4 0 に示すように、インダクタ L 2 およびコンデンサ C 4 に代えて、基本構成のインダクタ L 1 に流れる交流電流の極性に応じてインダクタ L 1 のインダクタンス値を変更することを特徴とする。

【 0 1 6 5 】

つまり、インダクタ L 1 とトランジスタ Q 1 , Q 2 の接続点との間に介設されるダイオード D 3 と、直列のインダクタ L 2 およびダイオード D 4 とがさらに具備され、直列のインダクタ L 1 およびダイオード D 3 に対して、直列のインダクタ L 2 およびダイオード D 4 を、両ダイオード D 3 , D 4 が互いに逆向きになるように並列に接続されている。

10

【 0 1 6 6 】

ここで、トランジスタ Q 2 がオフし、トランジスタ Q 1 がオンしているときは、コンデンサ C 1 から、トランジスタ Q 1、ダイオード D 4、インダクタ L 2 を介して、高圧放電灯 D L (コンデンサ C 3) に電流が流れ、インダクタ L 2 にエネルギーが貯蓄される。この後、インダクタ L 2 に貯蓄されていたエネルギーが放出され、インダクタ L 2 から、高圧放電灯 D L (コンデンサ C 3) に、コンデンサ C 2、トランジスタ Q 2 の寄生ダイオード、ダイオード D 4 を介して電流が流れる。

【 0 1 6 7 】

一方、トランジスタ Q 1 がオフし、トランジスタ Q 2 がオンしているときは、コンデンサ C 2 から、高圧放電灯 D L (コンデンサ C 3) に、インダクタ L 1、ダイオード D 3、トランジスタ Q 2 を介して電流が流れ、インダクタ L 1 にエネルギーが貯蓄される。

20

【 0 1 6 8 】

以上の動作によれば、トランジスタ Q 1 がオン/オフしているときは、インダクタ L 2 およびコンデンサ C 3 によるフィルタ構成となり、トランジスタ Q 2 がオン/オフしているときは、インダクタ L 1 およびコンデンサ C 3 によるフィルタ構成になるため、トランジスタ Q 1 , Q 2 のスイッチング周波数が異なっても、それぞれのスイッチングによるフィルタの周波数 - ゲイン特性が変わるため、同一のゲインを得ることが可能になる。これにより、高圧放電灯 D L の電流 I D L のリップル含有率を同一にすることができる。

【 0 1 6 9 】

(第 1 7 参考例)

30

図 4 1 は本発明に関連した第 1 7 参考例の高圧放電灯点灯装置の構成図である。

【 0 1 7 0 】

第 1 7 参考例の高圧放電灯点灯装置は、第 1 5 参考例との相違点として、図 4 1 に示すように、インダクタ L 2 およびコンデンサ C 4 に代えて、インダクタ L 1 に流れる交流電流の極性に応じて、基本構成のコンデンサ C 3 の容量値を変更することを特徴とする。

【 0 1 7 1 】

つまり、並列のコンデンサ C 5 およびダイオード D 5 がさらに具備され、直列の高圧放電灯 D L およびイグナイタ 2 と並列になるように、上記コンデンサ C 5 およびダイオード D 5 がコンデンサ C 3 に直接に接続されている。

【 0 1 7 2 】

40

ここで、トランジスタ Q 2 がオフし、トランジスタ Q 1 がオンしているときは、コンデンサ C 1 から、トランジスタ Q 1、インダクタ L 1 を介して、高圧放電灯 D L (コンデンサ C 3 , C 5) に電流が流れ、インダクタ L 1 にエネルギーが貯蓄される。この後、インダクタ L 1 に貯蓄されていたエネルギーが放出され、インダクタ L 1 から、高圧放電灯 D L (コンデンサ C 3 , C 5) に、コンデンサ C 2、トランジスタ Q 2 の寄生ダイオードを介して電流が流れる。

【 0 1 7 3 】

一方、トランジスタ Q 1 がオフし、トランジスタ Q 2 がオンしているときは、コンデンサ C 2 から、高圧放電灯 D L (コンデンサ C 3) に、インダクタ L 1、トランジスタ Q 2 を介して電流が流れ、インダクタ L 1 にエネルギーが貯蓄される。この後、インダクタ L

50

1に貯蓄されていたエネルギーが放出され、インダクタL1から、トランジスタQ1の寄生ダイオード、コンデンサC1を介して、高圧放電灯DL(コンデンサC3)に電流が流れる。

【0174】

以上の動作によれば、トランジスタQ1がオン/オフしているときは、インダクタL1およびコンデンサC3、C5によるフィルタ構成となり、トランジスタQ2がオン/オフしているときは、インダクタL1およびコンデンサC3によるフィルタ構成になるため、トランジスタQ1、Q2のスイッチング周波数が異なっても、それぞれのスイッチングによるフィルタの周波数-ゲイン特性が変わるため、同一のゲインを得ることが可能になる。これにより、高圧放電灯DLの電流IDLのリップル含有率を同一にすることができる。

10

【0175】

(第18参考例)

図42は本発明に関連した第18参考例の高圧放電灯点灯装置の動作説明図である。

【0176】

第18参考例の高圧放電灯点灯装置は、図42に示すように、制御回路部3が、電圧の高い方のコンデンサC1に流れる電流(図ではI1)をDCM(Discontinuous Current Mode)制御し、コンデンサC2に流れる電流(図ではI2)をBCM制御することを特徴とする。DCM制御とは電流が不連続モードになるように制御することである。

20

【0177】

この構成では、トランジスタQ1のスイッチング周波数を下げて、トランジスタQ2のスイッチング周波数と同一にすることになり、オン幅を狭めることで電流I1がDCM制御される。

【0178】

これにより、トランジスタQ1、Q2のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯DLの電流IDLのリップル含有率を同一にすることができる。

【0179】

(第19参考例)

図43は本発明に関連した第19参考例の高圧放電灯点灯装置の動作説明図である。

30

【0180】

第19参考例の高圧放電灯点灯装置は、図43に示すように、制御回路部3が、電圧の低い方のコンデンサC2に流れる電流(図ではI2)をCCM(Continuous Current Mode)制御し、コンデンサC1に流れる電流(図ではI1)をBCM制御することを特徴とする。CCM制御とは電流が連続モードになるように制御することである。

【0181】

この構成では、トランジスタQ2のスイッチング周波数を上げて、トランジスタQ1のスイッチング周波数と同一にすることになり、オン幅を広げることで電流I2がCCM制御される。

40

【0182】

これにより、トランジスタQ1、Q2のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯DLの電流IDLのリップル含有率を同一にすることができる。

【0183】

(第20参考例)

図44は本発明に関連した第20参考例の高圧放電灯点灯装置の動作説明図である。

【0184】

第20参考例の高圧放電灯点灯装置は、図44に示すように、制御回路部3が、電圧の

50

高い方のコンデンサC1に流れる電流(図ではI1)をDCM制御し、コンデンサC2に流れる電流(図ではI2)をCCM制御することを特徴とする。

【0185】

この構成では、トランジスタQ1のスイッチング周波数を下げ、トランジスタQ2のスイッチング周波数を上げることにより、周波数が同一にされる。また、トランジスタQ1のスイッチングによるオン幅を狭めることで電流I1がDCM制御され、トランジスタQ2のスイッチングによるオン幅を広げることで電流I2がCCM制御される。

【0186】

これにより、トランジスタQ1, Q2のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯DLの電流IDLのリプル含有率を同一にすることができる。

10

【0187】

(第2.1参考例)

図4.5は本発明に関連した第2.1参考例の高圧放電灯点灯装置の構成図、図4.6は同高圧放電灯点灯装置の動作説明図である。

【0188】

第2.1参考例の高圧放電灯点灯装置は、図4.5に示すように、直流電源1と、直列のトランジスタQ1, Q2と、直列のコンデンサC1, C2とを互いに並列に接続して備えるとともに、トランジスタQ1, Q2の接続点とコンデンサC1, C2の接続点との間に直列に接続されるインダクタL1および高圧放電灯DLと、この高圧放電灯DLと並列に接続されるコンデンサC3と、このコンデンサC3と並列になるようにインダクタL1および高圧放電灯DL間に直列に介設されるイグナイタ2とを第1参考例と同様に備え、コンデンサC1, C2の両端電圧を所定電圧に補正するための手段を有していることを特徴とする。

20

【0189】

上記手段として、容量の異なるコンデンサC1, C2に対し、直列のトランジスタQ3およびダイオードD6が、このダイオードD6でコンデンサC1, C2からの電流を阻止するように並列に接続されており、コンデンサC1, C2の接続点とトランジスタQ3およびダイオードD6の接続点との間にインダクタL3が接続されている。

【0190】

ここで、放電灯非点灯時、図4.6に示すように、図示しない制御回路部によって、トランジスタQ2, Q3は常にオフになり、トランジスタQ1が高周波でオン/オフする。その結果、コンデンサC1の両端電圧VC1による電圧VDLにイグナイタ2の高圧パルス電圧が重畳して、高圧放電灯DLに印加する。

30

【0191】

この後、高圧放電灯が始動すると、所定時間Tの間、トランジスタQ1, Q2は現在の動作を維持する。このとき、コンデンサC1の電荷が放電し、高圧放電灯DLに電力が供給されるとともに、コンデンサC2が充電される。その結果、コンデンサC1の両端電圧VC1が低下し、コンデンサC2の両端電圧VC2が上昇しようとするが、トランジスタQ3がオン/オフすることにより、コンデンサC1, C2の両端電圧VC1, VC2が非点灯時の電圧に維持される。つまり、コンデンサC2の電荷をインダクタL3によりコンデンサC1に戻すことにより、コンデンサC1, C2の両端電圧VC1, VC2を所定電圧に保つことができる。

40

【0192】

所定時間T後は、トランジスタQ3がオフになり、トランジスタQ1, Q2が低周波で交互にオフになり、トランジスタQ1のオフ時にトランジスタQ2が高周波でオン/オフし、トランジスタQ2のオフ時にトランジスタQ1が高周波でオン/オフすることにより、高圧放電灯DLに低周波で矩形波の電圧VDLが印加することになる。

【0193】

なお、図4.5の構成において、トランジスタQ3とダイオードD6とを入れ替えて図4

50

7の構成にしてもよく、この構成の場合には図45とは逆の極性で高圧放電灯DLを点灯することが可能となる。また、図45の構成において、ダイオードD6の代わりにトランジスタQ4を用いても同様の効果が得られる。

【0194】

【発明の効果】

以上のことから明らかなように、請求項1記載の発明は、直流電源と、直列の第1,第2スイッチと、直列の第1,第2コンデンサとを互いに並列に接続して備えるとともに、前記第1,第2スイッチの接続点と前記第1,第2コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第3コンデンサとを備え、前記第1,第2スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、前記第1,第2コンデンサの各両端電圧が互いに異なるように設定されているので、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。また、前記第1,第2コンデンサの各容量が互いに異なるように設定されることにより、少なくとも前記高圧放電灯の非点灯時に、前記第1,第2コンデンサの各両端電圧が互いに異なるように設定されているので、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。さらに、前記高圧放電灯の点灯時、前記第1,第2スイッチのうち、前記第1,第2コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされるので、高圧放電灯の一方の電極のみにストレスが生じるのを避けることができ、高圧放電灯の寿命の面で有利となる。

【0195】

請求項2記載の発明は、請求項1記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が1.6~1.5の範囲内になるように、前記第1,第2コンデンサの各容量が設定されているので、共振を利用することなく、また直流電源の電圧を上昇させずに、従来よりも高圧放電灯への印加電圧を上昇させることができるほか、100~277Vの入力電圧の場合に、入力電流歪を改善することができ、高圧放電灯の始動に必要な無負荷電圧を印加することができる。

【0196】

請求項3記載の発明は、請求項1または2記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっているので、高圧放電灯の立消えを防止することができる。

【0197】

請求項4記載の発明は、請求項1から3のいずれかに記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各両端電圧のうち、高い方の電圧が250V以上で450V以下の範囲内の電圧になっているので、100~277Vの入力電圧の電源に接続可能となる。

【0198】

請求項5記載の発明は、請求項1から4のいずれかに記載の高圧放電灯点灯装置において、前記直流電源の電圧が300V以上で480V以下の範囲内の電圧になっているので、100~277Vの入力電圧の電源に接続可能となる。

【0199】

請求項6記載の発明は、請求項1から5のいずれかに記載の高圧放電灯点灯装置において、前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっているので、1つの高周波発振器からスイッチング周波数の信号を生成することができるため、構成を簡易化することができる。

【0200】

請求項7記載の発明は、請求項1から6のいずれかに記載の高圧放電灯点灯装置におい

10

20

30

40

50

て、前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第1, 第2スイッチがスイッチングするので、高圧放電灯が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行することができる。

【0201】

請求項8記載の発明は、請求項7記載の高圧放電灯点灯装置において、前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっているので、音響的共鳴現象が発生しないようにできる。

【0202】

請求項9記載の発明は、請求項7または8記載の高圧放電灯点灯装置において、前記所定時間内の周波数は数十Hzであるので、高圧放電灯が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行することができる。

【0203】

請求項10記載の発明は、請求項7から9のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1, 第2コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第1, 第2コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であるので、高圧放電灯の極性反転に伴って立消えが起きた場合に、非点灯時と同様の低周波で矩形波の電圧をそのまま高圧放電灯に印加することが可能となり、高圧放電灯の再始動性を良くすることが可能になる。

【0204】

請求項11記載の発明は、請求項7から9のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1, 第2コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第1, 第2コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であるので、始動直後の放電が不安定な領域での極性反転回数を極力低減可能となり、放電を安定させることが可能になる。

【0205】

請求項12記載の発明は、請求項7から9のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1, 第2コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であるので、所定期間経過までは、確実に高圧放電灯に電力を供給することが可能になり、放電の安定性を確保することが可能となる。

【0206】

請求項13記載の発明は、請求項1から12のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧と、前記第1, 第2コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第1, 第2スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御するので、各極性で電圧値が同一の低周波矩形波電圧を高圧放電灯に印加することが可能となる。

【0207】

請求項14記載の発明は、請求項13記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用し、その他方の半周期の間、前記第1, 第2コンデンサの少なくとも一方の電圧の検出結果を利用するのであり、この構成でも、各極性で電圧値が同一の低周波矩形波電圧を高圧放電灯に印加することが可能となる。

【0208】

請求項15記載の発明は、請求項1から14のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧を基に前記直流電源の電圧を変更するので、点灯後に直流

10

20

30

40

50

電圧を高圧放電灯が消えない程度に低く設定することが可能となり、その期間における回路効率を良くすることが可能となる。

【0209】

請求項16記載の発明は、請求項1から14のいずれかに記載の高圧放電灯点灯装置において、前記直流電源は、交流電源を交流 - 直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更するので、直流電源の入力が低い場合に直流電源の出力を低く設定することが可能になる。

【0210】

請求項17記載の発明は、請求項1から16のいずれかに記載の高圧放電灯点灯装置において、前記インダクタおよび前記第3コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたので、高圧放電灯の電流のリプル含有率を各極性で同一にすることができる。

10

【0211】

請求項18記載の発明は、請求項17記載の高圧放電灯点灯装置において、前記補正手段は、前記第1, 第2スイッチの接続点と前記第1, 第2コンデンサの接続点との間に接続される第4コンデンサと、この第4コンデンサと前記両接続点の一方との間に直列に介設される第2インダクタとにより構成されるので、高圧放電灯の電流のリプル含有率を各極性で同一にすることができる。

【0212】

請求項19記載の発明は、請求項17記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に依りて、前記インダクタおよび前記第3コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記インダクタのインダクタンス値を変更するので、高圧放電灯の電流のリプル含有率を同一にすることができる。

20

【0213】

請求項20記載の発明は、請求項17記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に依りて、前記インダクタおよび前記第3コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくするように、前記第3コンデンサの容量値を変更するので、高圧放電灯の電流のリプル含有率を同一にすることができる。

30

【0214】

請求項21記載の発明は、請求項1から20のいずれかに記載の高圧放電灯点灯装置において、前記直列の第1, 第2コンデンサに対し、直列の第3スイッチおよびダイオードを、このダイオードで前記第1, 第2コンデンサからの電流を阻止するように並列に接続し、前記第1, 第2コンデンサの接続点と前記第3スイッチおよび前記ダイオードの接続点との間に第3インダクタを接続したので、第1, 第2コンデンサの両端電圧を所定電圧に保つことが可能になる。

40

【0215】

請求項22記載の発明は、請求項1から20のいずれかに記載の高圧放電灯点灯装置において、前記直列の第1, 第2コンデンサに対し、直列の第3, 第4スイッチを並列に接続し、前記第1, 第2コンデンサの接続点と前記第3, 第4スイッチの接続点との間に第3インダクタを接続したので、第1, 第2コンデンサの両端電圧を所定電圧に保つことが可能になる。

【図面の簡単な説明】

【図1】 本発明に関連した第1参考例の高圧放電灯点灯装置の構成図である。

【図2】 同高圧放電灯点灯装置における各平滑コンデンサの両端電圧の関係を示す図である。

50

- 【図3】 同高圧放電灯点灯装置の動作説明図である。
- 【図4】 本発明に関連した第2参考例の高圧放電灯点灯装置の構成図である。
- 【図5】 同高圧放電灯点灯装置の動作説明図である。
- 【図6】 コンデンサの容量を違えるための別例を示す図である。
- 【図7】 本発明に関連した第3参考例の高圧放電灯点灯装置の構成図である。
- 【図8】 同高圧放電灯点灯装置の動作説明図である。
- 【図9】 本発明に関連した第4参考例の高圧放電灯点灯装置の構成図である。
- 【図10】 同高圧放電灯点灯装置の動作説明図である。
- 【図11】 本発明に関連した第5参考例の高圧放電灯点灯装置の設計仕様を示す図である。 10
- 【図12】 本発明による第1実施形態の高圧放電灯点灯装置の動作説明図である。
- 【図13】 本発明による第2実施形態の高圧放電灯点灯装置の構成図である。
- 【図14】 同高圧放電灯点灯装置の動作説明図である。
- 【図15】 本発明に関連した第6参考例の高圧放電灯点灯装置の構成図である。
- 【図16】 同高圧放電灯点灯装置の動作説明図である。
- 【図17】 本発明に関連した第7参考例の高圧放電灯点灯装置の構成図である。
- 【図18】 同高圧放電灯点灯装置の動作説明図である。
- 【図19】 本発明に関連した第8参考例の高圧放電灯点灯装置の構成図である。
- 【図20】 同高圧放電灯点灯装置の動作説明図である。
- 【図21】 別の直流電源の構成例を示す図である。 20
- 【図22】 別の直流電源の構成例を示す図である。
- 【図23】 別の直流電源の構成例を示す図である。
- 【図24】 本発明に関連した第9参考例の高圧放電灯点灯装置の動作説明図である。
- 【図25】 本発明に関連した第10参考例の高圧放電灯点灯装置の構成図である。
- 【図26】 同高圧放電灯点灯装置の動作説明図である。
- 【図27】 本発明に関連した第11参考例の高圧放電灯点灯装置の構成図である。
- 【図28】 同高圧放電灯点灯装置の動作説明図である。
- 【図29】 本発明に関連した第12参考例の高圧放電灯点灯装置の構成図である。
- 【図30】 同高圧放電灯点灯装置の動作説明図である。
- 【図31】 本発明に関連した第13参考例の高圧放電灯点灯装置の構成図である。 30
- 【図32】 同高圧放電灯点灯装置の動作説明図である。
- 【図33】 本発明に関連した第14参考例の高圧放電灯点灯装置の構成図である。
- 【図34】 本発明に関連した第15参考例の高圧放電灯点灯装置の構成図である。
- 【図35】 同高圧放電灯点灯装置の動作説明図である。
- 【図36】 同高圧放電灯点灯装置の基本構成図である。
- 【図37】 同基本構成に対して図34の構成にする理由の説明図である。
- 【図38】 同基本構成に対して図34の構成にする理由の説明図である。
- 【図39】 同高圧放電灯点灯装置の特性図である。
- 【図40】 本発明に関連した第16参考例の高圧放電灯点灯装置の構成図である。
- 【図41】 本発明に関連した第17参考例の高圧放電灯点灯装置の構成図である。 40
- 【図42】 本発明に関連した第18参考例の高圧放電灯点灯装置の動作説明図である。
- 【図43】 本発明に関連した第19参考例の高圧放電灯点灯装置の動作説明図である。
- 【図44】 本発明に関連した第20参考例の高圧放電灯点灯装置の動作説明図である。
- 【図45】 本発明に関連した第21参考例の高圧放電灯点灯装置の構成図である。
- 【図46】 同高圧放電灯点灯装置の動作説明図である。
- 【図47】 別の構成例を示す図である。
- 【図48】 別の構成例を示す図である。
- 【図49】 従来の高圧放電灯点灯装置の構成図である。
- 【図50】 同高圧放電灯点灯装置の動作説明図である。
- 【図51】 同高圧放電灯点灯装置の動作説明図である。 50

【図 5 2】 別の従来の高圧放電灯点灯装置の構成図である。

【図 5 3】 同高圧放電灯点灯装置の動作説明図である。

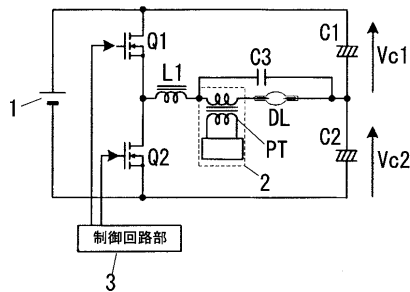
【図 5 4】 同高圧放電灯点灯装置の動作説明図である。

【符号の説明】

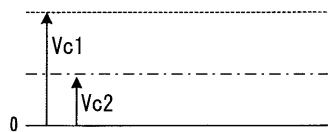
- 1 直流電源
- 2 イグナイタ
- 3 制御回路部
- Q 1 , Q 2 トランジスタ
- C 1 , C 2 (平滑)コンデンサ
- C 3 コンデンサ
- L 1 インダクタ
- D L 高圧放電灯

【図 1】

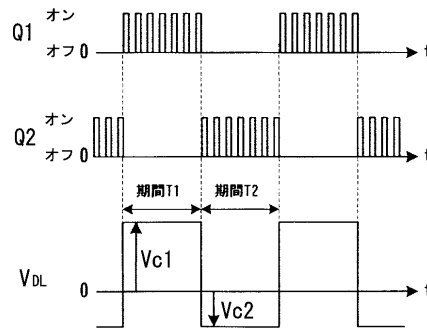
- 1 直流電源
- 2 イグナイタ
- 3 制御回路部
- Q1, Q2 トランジスタ
- C1, C2 (平滑)コンデンサ
- C3 コンデンサ
- L1 インダクタ
- DL 高圧放電灯



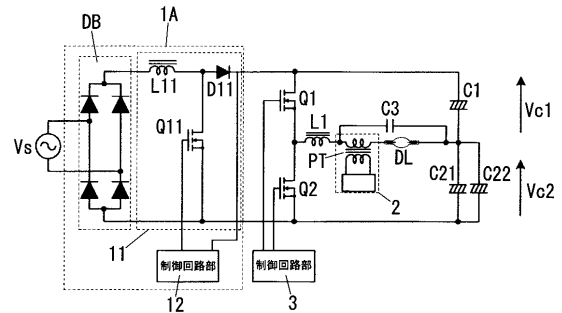
【図 2】



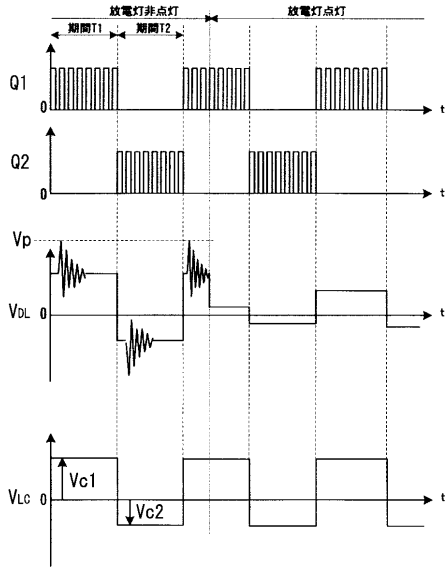
【図 3】



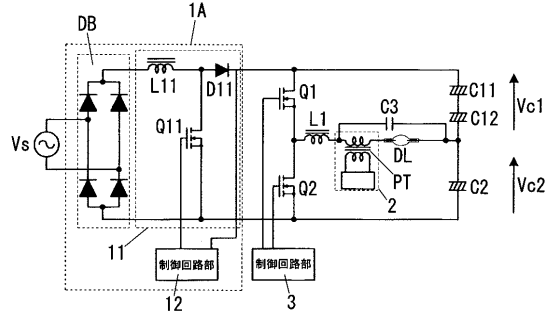
【図 4】



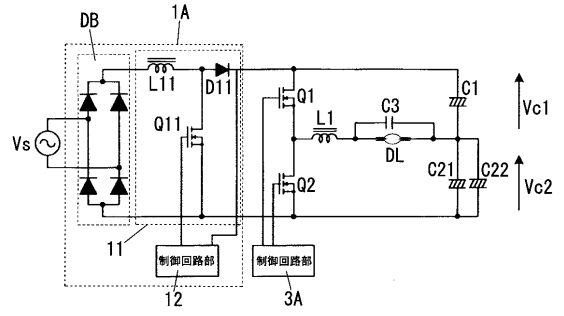
【図5】



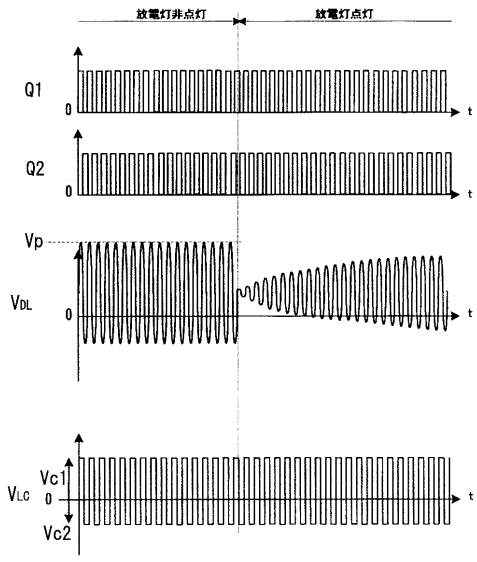
【図6】



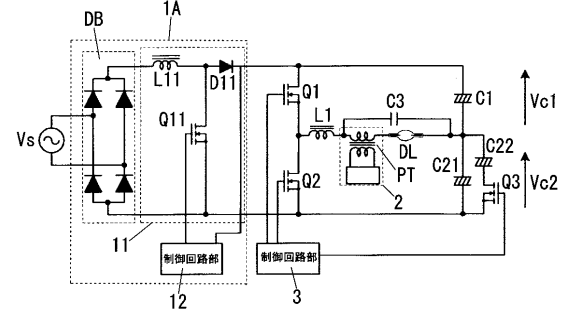
【図7】



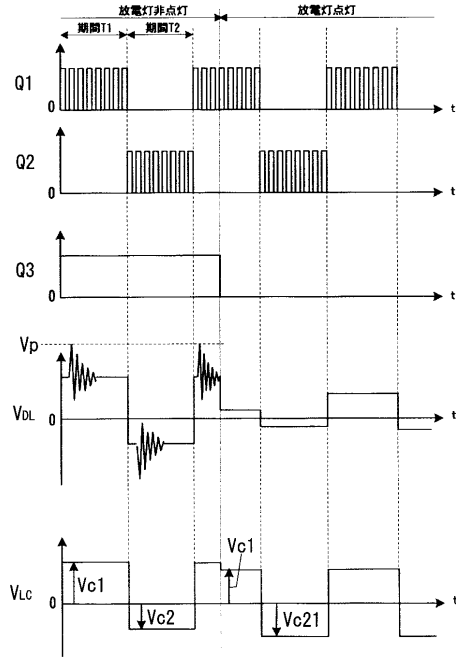
【図8】



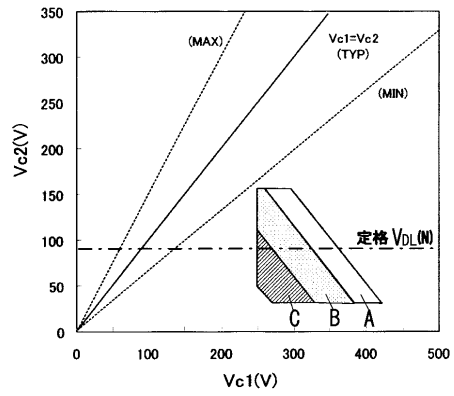
【図9】



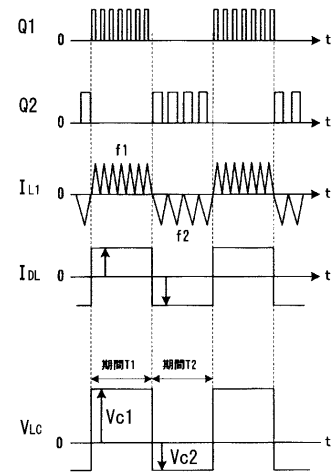
【 図 1 0 】



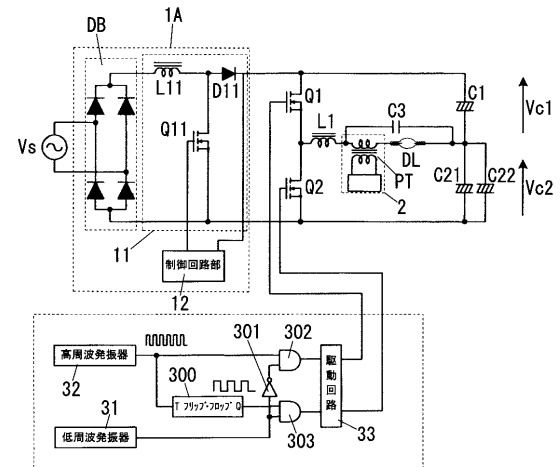
【 図 1 1 】



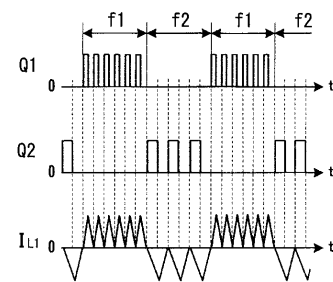
【 図 1 2 】



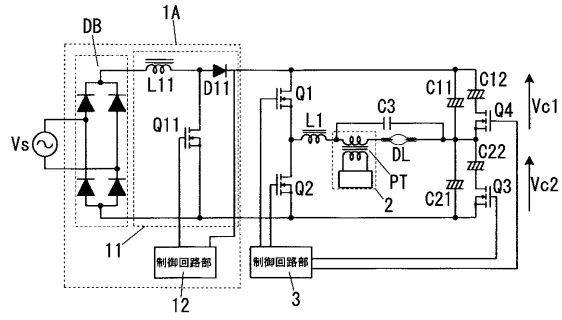
【 図 1 3 】



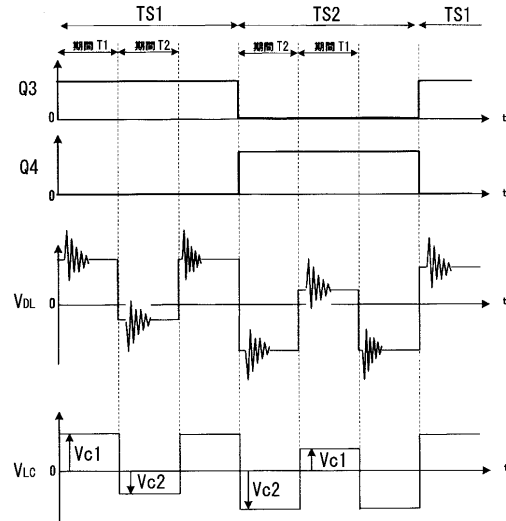
【 図 1 4 】



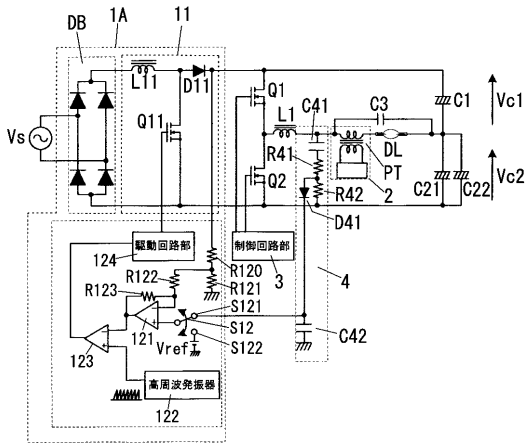
【 図 15 】



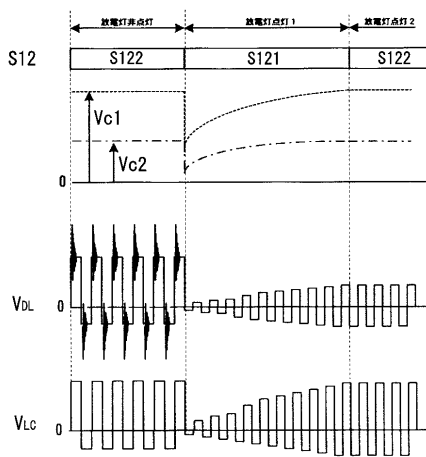
【 図 16 】



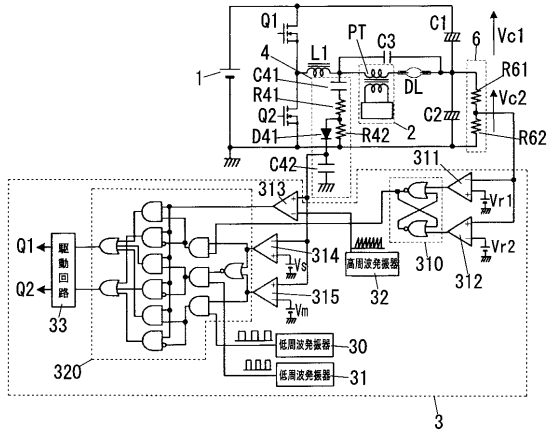
【 図 17 】



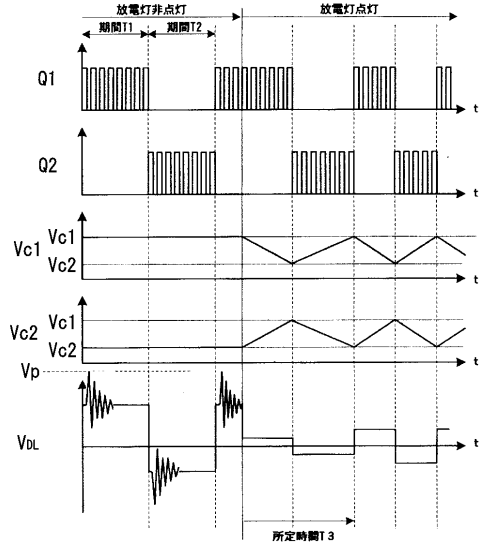
【 図 18 】



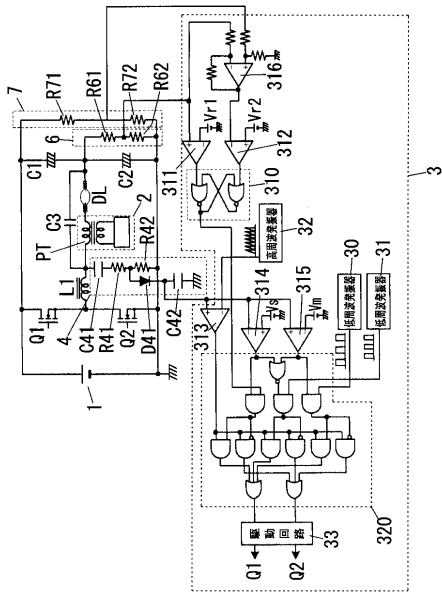
【 図 2 5 】



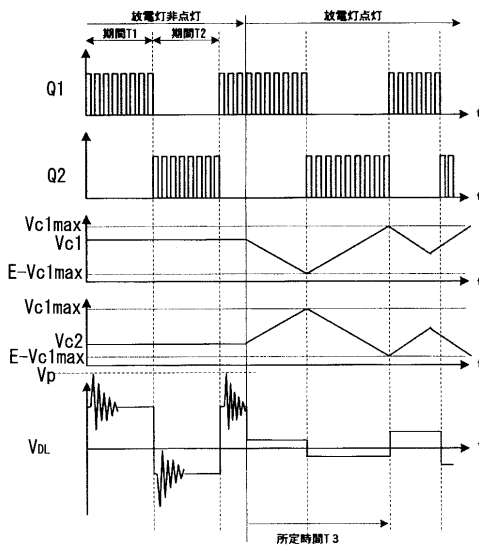
【 図 2 6 】



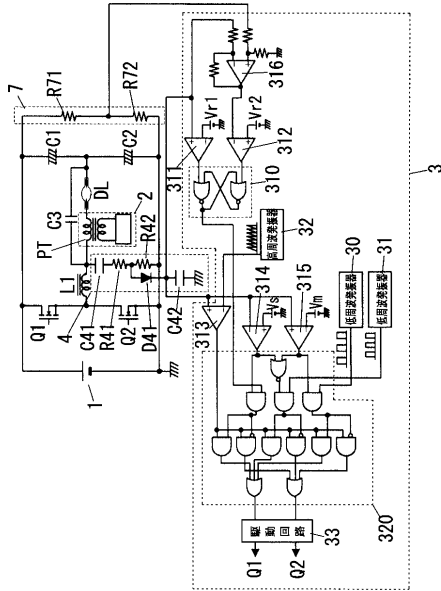
【 図 2 7 】



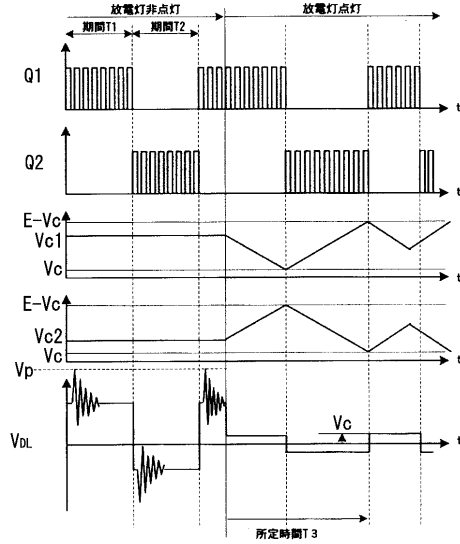
【 図 2 8 】



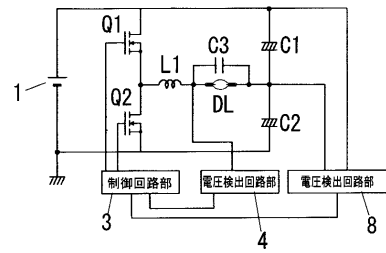
【 図 29 】



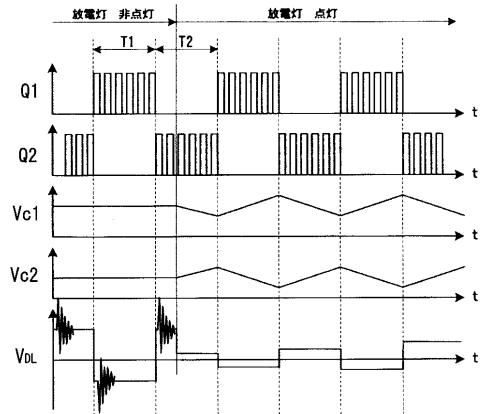
【 図 30 】



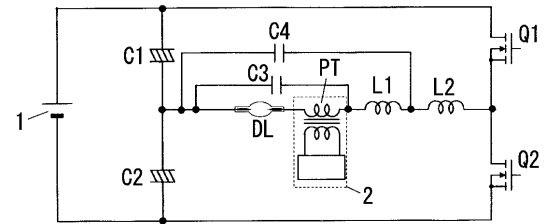
【 図 31 】



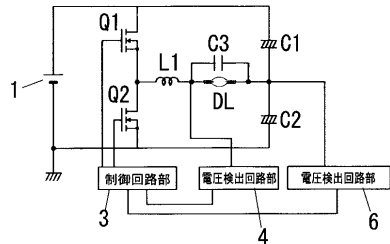
【 図 32 】



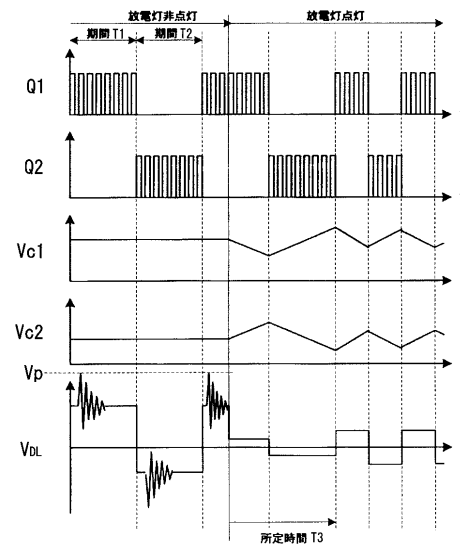
【 図 34 】



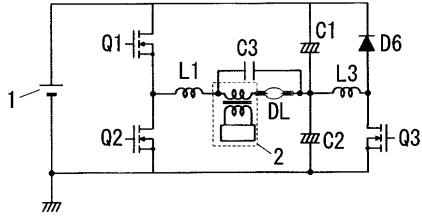
【 図 33 】



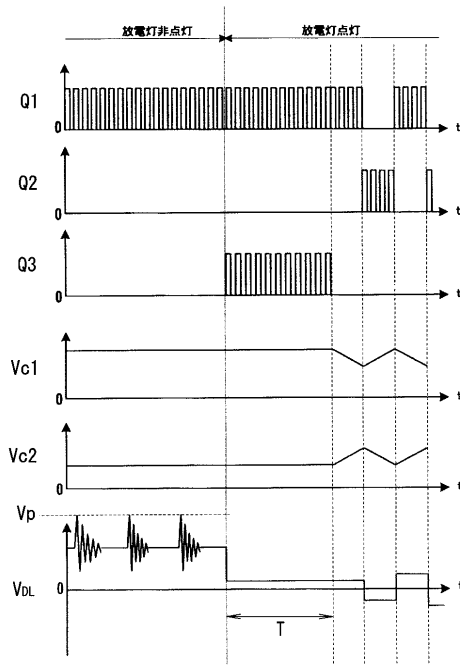
【 図 35 】



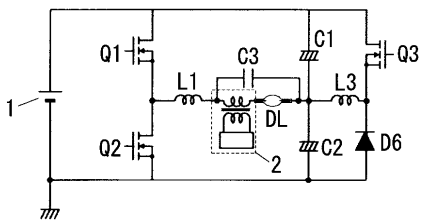
【 図 4 5 】



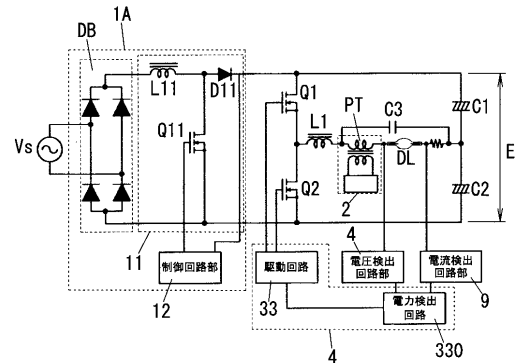
【 図 4 6 】



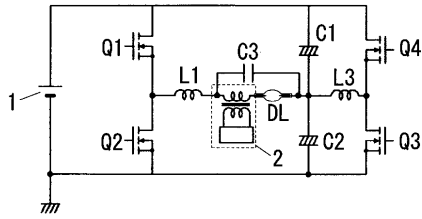
【 図 4 7 】



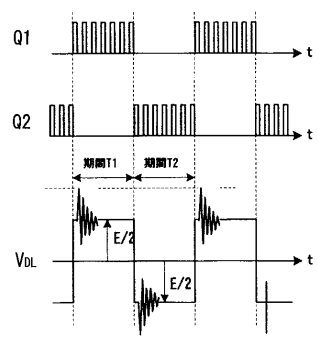
【 図 4 9 】



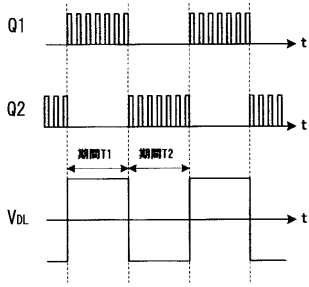
【 図 4 8 】



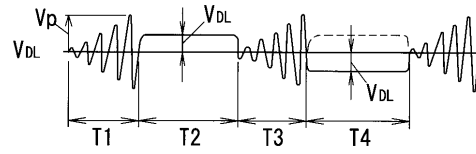
【 図 5 0 】



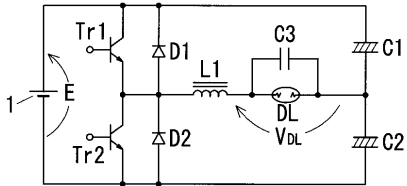
【 5 1 】



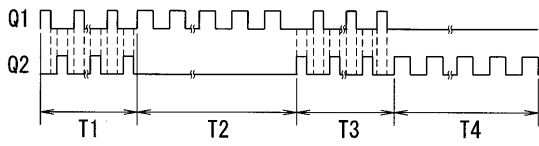
【 5 4 】



【 5 2 】



【 5 3 】



フロントページの続き

- (72)発明者 前原 稔
大阪府門真市大字門真1048番地松下電工株式会社内
- (72)発明者 長田 暁
大阪府門真市大字門真1048番地松下電工株式会社内

審査官 塚本 英隆

- (56)参考文献 特開2002-015889(JP,A)
特開平09-009646(JP,A)
特開平10-270183(JP,A)
特開2002-117996(JP,A)
特開2002-151286(JP,A)

- (58)調査した分野(Int.Cl., DB名)
H05B41/24 - 41/298