

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 1 部門第 2 区分

【発行日】令和 4 年 10 月 26 日(2022.10.26)

【公開番号】特開 2022-97605(P2022-97605A)

【公開日】令和 4 年 6 月 30 日(2022.6.30)

【年通号数】公開公報(特許)2022-118

【出願番号】特願 2022-77357(P2022-77357)

【国際特許分類】

A 6 3 F 7/02(2006.01)

【F I】

A 6 3 F 7/02 3 2 6 Z

10

【手続補正書】

【提出日】令和 4 年 10 月 18 日(2022.10.18)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

20

【特許請求の範囲】

【請求項 1】

表示装置の表示画面を特定するディスプレイリストを発行する CPU 回路を有する画像制御手段と、前記 CPU 回路が設定した各種の内蔵レジスタへの設定値、及び、前記ディスプレイリストに基づく所定の画像データを、所定の RW メモリに生成する描画動作を実行する描画回路を有する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定の CG メモリと、を有する遊技機であって、

前記内蔵レジスタの何れかに、前記 CPU 回路が必要な設定値を設定することで、前記 RW メモリを特別領域と確保領域とを含む複数の記憶領域に区画し、前記特別領域以外の記憶領域に、所定の二次元空間を確保する確保処理が、前記描画回路の描画動作に先行して実行され、

30

前記ディスプレイリストには、

前記描画回路の描画動作に対応して機能する、前記所定の二次元空間内部の矩形空間の基点位置を特定する第 1 情報と、前記ディスプレイリストに基づく描画内容のうち、前記矩形空間に反映される描画内容を規定する矩形描画範囲について、その対角位置の二端点を特定する第 2 情報と、

前記 CG メモリから所定の基礎データを取得すべき場合、前記基礎データの記憶位置及びデータサイズを特定する第 3 情報と、が記載されており、

第 1 情報と第 2 情報によって、前記矩形描画範囲が、前記 RW メモリの前記矩形空間に対応付けられることで前記ディスプレイリストに基づく描画内容が、前記矩形空間に反映されると共に、第 3 情報に基づいて取得される前記基礎データは、前記特別領域に取得された後、前記確保領域に展開されるよう構成され、

40

前記画像生成手段は、

所定の取得ビット単位で前記 CPU 回路から前記ディスプレイリストの構成データを受け取る転送ポートと、前記転送ポートが受けた構成データを蓄積する FIFO 構造の FIFO バッファとを有するデータ転送回路を有して構成され、

前記画像制御手段は、

前記転送ポートから前記描画回路までの前記ディスプレイリストのデータ転送時に機能する FIFO バッファを特定する第 1 情報を、前記画像生成手段に内蔵された一又は複数の第 1 レジスタに設定する第 1 手段と、

50

第 1 手段の後、前記データ転送回路の動作を開始させるべく、前記画像生成手段に内蔵された一又は複数の第 2 レジスタに開始指示を設定する第 2 手段と、
第 2 手段の後、前記画像生成手段に内蔵された所定のステータスレジスタに基づいて、第 1 手段が特定した F I F O バッファが使用可能か否か判定する第 3 手段と、を有して構成されていることを特徴とする遊技機。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 7

【補正方法】変更

【補正の内容】

10

【0 0 0 7】

上記の目的を達成するため、本発明に係る遊技機は、表示装置の表示画面を特定するディスプレイリストを発行する C P U 回路を有する画像制御手段と、前記 C P U 回路が設定した各種の内蔵レジスタへの設定値、及び、前記ディスプレイリストに基づく所定の画像データを、所定の R W メモリに生成する描画動作を実行する描画回路を有する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定の C G メモリと、を有する遊技機であって、前記内蔵レジスタの何れかに、前記 C P U 回路が必要な設定値を設定することで、前記 R W メモリを特別領域と確保領域とを含む複数の記憶領域に区画し、前記特別領域以外の記憶領域に、所定の二次元空間を確保する確保処理が、前記描画回路の描画動作に先行して実行され、前記ディスプレイリストには、前記描画回路の描画動作に対応して機能する、前記所定の二次元空間内部の矩形空間の基点位置を特定する第 1 情報と、前記ディスプレイリストに基づく描画内容のうち、前記矩形空間に反映される描画内容を規定する矩形描画範囲について、その対角位置の二端点を特定する第 2 情報と、前記 C G メモリから所定の基礎データを取得すべき場合、前記基礎データの記憶位置及びデータサイズを特定する第 3 情報と、が記載されており、第 1 情報と第 2 情報によって、前記矩形描画範囲が、前記 R W メモリの前記矩形空間に対応付けられることで前記ディスプレイリストに基づく描画内容が、前記矩形空間に反映されると共に、第 3 情報に基づいて取得される前記基礎データは、前記特別領域に取得された後、前記確保領域に展開されるよう構成され、前記画像生成手段は、所定の取得ビット単位で前記 C P U 回路から前記ディスプレイリストの構成データを受ける転送ポートと、前記転送ポートが受けた構成データを蓄積する F I F O 構造の F I F O バッファとを有するデータ転送回路を有して構成され、前記画像制御手段は、前記転送ポートから前記描画回路までの前記ディスプレイリストのデータ転送時に機能する F I F O バッファを特定する第 1 情報を、前記画像生成手段に内蔵された一又は複数の第 1 レジスタに設定する第 1 手段と、第 1 手段の後、前記データ転送回路の動作を開始させるべく、前記画像生成手段に内蔵された一又は複数の第 2 レジスタに開始指示を設定する第 2 手段と、第 2 手段の後、前記画像生成手段に内蔵された所定のステータスレジスタに基づいて、第 1 手段が特定した F I F O バッファが使用可能か否か判定する第 3 手段と、を有して構成されている。

20

30

40

50