



**ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

(12) ЗАЯВКА НА ИЗОБРЕТЕНИЕ

(21)(22) Заявка: 2012104411/28, 08.02.2012

Приоритет(ы):

(22) Дата подачи заявки: 08.02.2012

(43) Дата публикации заявки: 20.08.2013 Бюл. № 23

Адрес для переписки:

603022, г.Нижний Новгород, Окский съезд, 2а,
Филиал ОАО "Корпорация "Комета"- "КБ
"Квазар"

(71) Заявитель(и):

Открытое акционерное общество
"Корпорация космических систем
специального назначения "Комета" (RU)

(72) Автор(ы):

Гущин Александр Антонович (RU),
Земнюков Николай Евгеньевич (RU),
Киселев Николай Константинович (RU),
Милехин Анатолий Григорьевич (RU)

**(54) СПОСОБ ИЗМЕРЕНИЯ МОЩНОСТИ ГИДРОАКУСТИЧЕСКОГО ИЗЛУЧАТЕЛЯ И
УСТРОЙСТВО ДЛЯ ОСУЩЕСТВЛЕНИЯ СПОСОБА****(57) Формула изобретения**

1. Способ измерения мощности гидроакустического излучателя, заключающийся в том, что испытуемый излучатель погружают в жидкость, подают на излучатель тестовый возбуждающий синусоидальный сигнал заданной частоты и амплитуды, заставляющий вибрировать излучающую поверхность излучателя, отличающийся тем, что измеряют колебательное ускорение излучающей поверхности излучателя, а мощность излучения P_A рассчитывают по формуле $P_A = A^2 \cdot R_w / \omega^2$, где A - среднеквадратическое значение ускорения; $\omega = 2\pi F$, где F - частота излучения; R_w - сопротивление нагрузки излучателя со стороны жидкости.

2. Устройство для осуществления способа измерения мощности гидроакустического излучателя, содержащее микропроцессор, подключенный двунаправленной сигнальной шиной к интерфейсу связи, а двунаправленной шиной данных - к цифровым входам данных цифроаналогового преобразователя, тактовый вход которого подключен к первому управляющему выходу микропроцессора, а выход подключен к цепочке из последовательно соединенных усилителя мощности, согласующего устройства и гидроакустического излучателя, отличающееся тем, что в него дополнительно введена цепочка из последовательно соединенных акселерометра, механически закрепленного на излучающей поверхности гидроакустического излучателя, усилителя и аналого-цифрового преобразователя, цифровые выходы которого соединены с двунаправленной шиной данных микропроцессора, второй управляющий выход которого соединен с тактовым входом аналого-цифрового преобразователя.