



(12) 发明专利

(10) 授权公告号 CN 113646780 B

(45) 授权公告日 2025. 04. 29

(21) 申请号 202080025932.5

(22) 申请日 2020.03.17

(65) 同一申请的已公布的文献号
申请公布号 CN 113646780 A

(43) 申请公布日 2021.11.12

(30) 优先权数据
16/370,062 2019.03.29 US

(85) PCT国际申请进入国家阶段日
2021.09.28

(86) PCT国际申请的申请数据
PCT/EP2020/057239 2020.03.17

(87) PCT国际申请的公布数据
W02020/200758 EN 2020.10.08

(73) 专利权人 国际商业机器公司
地址 美国纽约阿芒克

(72) 发明人 J·贡内尔 M·韦格曼
D·卡明斯基

(74) 专利代理机构 北京市金杜律师事务所
11256

专利代理师 马明月

(51) Int.Cl.
G06N 10/00 (2006.01)

(56) 对比文件
Stephen T. Spitz ET AL.Adaptive Weight Estimator for Quantum Error Correction in a Time-Dependent Environment.ADVANCED SCIENCE NEWS.2017,第1-5页及图1-4.

Stephen T. Spitz ET AL.Adaptive Weight Estimator for Quantum Error Correction in a Time-Dependent Environment.ADVANCED SCIENCE NEWS.2017,第1-5页及图1-4. (续)

审查员 黄睿

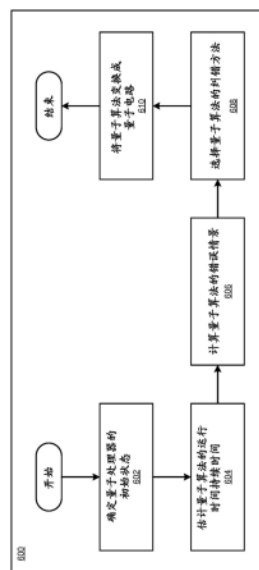
权利要求书1页 说明书14页 附图8页

(54) 发明名称

量子计算中的自适应纠错

(57) 摘要

一种用于量子计算中的自适应纠错的方法，包括对量子位集合执行校准操作，所述校准操作确定量子处理器的初始状态。在一个实施例中，所述方法包括响应于确定所述量子处理器的初始状态而估计与量子算法相对应的量子电路设计的运行时间持续时间，所述量子处理器被配置成执行所述量子电路设计。在一个实施例中，所述方法包括计算所述量子电路设计的错误情形。在一个实施例中，所述方法包括使用所述错误情形和所述量子处理器的初始状态来选择所述量子电路设计的量子纠错方法。在一个实施例中，所述方法包括将所述量子算法变换成所述量子电路设计，所述量子电路设计包括量子逻辑门集合。



CN 113646780 B

[接上页]

(56) 对比文件

Andrew W. Cross ET AL. Validating

quantum computers using randomized model
circuits. PHYSICAL REVIEW. 2018, 第1-6页及图
1-3.

1. 一种计算机实现的方法,包括:

通过在量子处理器上执行校准操作来确定所述量子处理器的参数集,所述校准操作对量子处理器的多个量子位执行操作集合,所述参数集表征所述量子处理器的组件的状态,所述参数集包括所述量子处理器的初始状态;

通过使用所述量子处理器的所述初始状态分析所述量子处理器要执行的量子电路设计,来确定在所述量子处理器执行所述量子电路设计时可用于纠错的量子位数;

从纠错技术库中选择第一纠错技术,第一纠错技术使用所述可用于纠错的量子位数来实现,所述第一纠错技术具有第一准确度级别和所述量子处理器执行所述第一纠错技术所需的第一运行时间;

通过分析所述量子电路设计和所述参数集,概率地确定当所述量子处理器以由校准操作确定的错误率执行所述量子电路设计并且对多次迭代的输出集进行平均时获得阈值准确度所需的所述量子电路设计的迭代次数;

通过分析所述量子电路设计和所述参数集,确定所述量子处理器执行所述迭代次数所需的第二运行时间;以及

响应于确定所述第一运行时间短于所述第二运行时间,由所述量子处理器执行经纠错的量子电路设计,所述经纠错的量子电路设计包括所述量子电路设计和所述第一纠错技术。

2. 根据权利要求1所述的计算机实现的方法,还包括:

响应于确定所述第二运行时间短于或等于所述第一运行时间,由所述量子处理器将所述量子电路设计执行所述迭代次数。

3. 根据权利要求1所述的计算机实现的方法,其中所述校准操作包括通过将所述操作集合中的操作的结果与预期结果进行比较来生成所述参数集合。

4. 根据权利要求1所述的计算机实现的方法,其中所述校准操作确定所述量子处理器的所述多个量子位的量子位参数值集合。

5. 根据权利要求1所述的计算机实现的方法,其中所述校准操作确定所述量子处理器的量子门参数集合。

6. 根据权利要求1所述的计算机实现的方法,其中所述可用于纠错的所述量子位数包括所述量子处理器的总量子位数减去所述量子处理器执行所述量子电路设计所需的量子位数。

7. 根据权利要求1所述的方法,其中所述第一纠错技术是基于第一准确度水平来选择的,所述第一准确度水平等于或大于阈值准确度水平。

8. 一种计算机可用程序产品,包括计算机可读存储设备和存储在所述存储设备上的程序指令,所述存储的程序指令包括用于实现根据权利要求1至7中任一项所述的方法的程序指令。

9. 一种计算机系统,包括处理器、计算机可读存储器和计算机可读存储设备,以及存储在所述存储设备上以供所述处理器经由所述存储器执行的程序指令,所存储的程序指令包括用于实现根据权利要求1至7中任一项所述的方法的程序指令。

量子计算中的自适应纠错

技术领域

[0001] 本发明一般地涉及用于量子计算的方法。更具体地,本发明涉及一种量子计算中的自适应纠错方法。

背景技术

[0002] 在下文中,除非在使用时明确区分,否则短语的词中的“Q”前缀指示在量子计算上下文中引用该词或短语。

[0003] 分子和亚原子粒子遵循量子力学的定律,量子力学是探索物理世界如何在最基本的水平上工作的物理分支。在这个水平,粒子以奇怪的方式表现,同时呈现多于一个状态,并且与非常远的其他粒子相互作用。量子计算利用这些量子现象来处理信息。

[0004] 我们现在通常使用的计算机被称为经典计算机(这里也称为“传统”计算机或传统节点(conventional nodes),或“CN”)。传统的计算机使用传统的处理器,该处理器使用半导体材料和技术、半导体存储器和磁或固态存储设备来制造,这被称为冯诺依曼架构(Von Neumann architecture)。特别地,传统计算机中的处理器是二进制处理器,即,对由1和0表示的二进制数据进行操作。

[0005] 量子处理器(q处理器)使用纠缠量子位器件(在本文中被紧凑地称为“量子位(qubit)”,多个“量子位(qubits)”)的独特性质来执行计算任务。在量子力学工作的特定领域,物质粒子可以以多种状态存在,例如“开”状态、“关”状态以及同时“开”和“关”状态。在使用半导体处理器的二进制计算限于仅使用ON和OFF状态(等效于二进制码中的1和0)的情况下,量子处理器利用这些物质的量子状态来输出可用于数据计算的信号。

[0006] 传统计算机以比特对信息进行编码。每一位可以取1或0的值,这些1和0用作最终驱动计算机功能的开/关开关。另一方面,量子计算机基于量子位,量子位根据量子物理学的两个关键原理来操作:叠加和纠缠。叠加意味着每个量子位可以表示一个事件的可能结果之间的1和0推理。纠缠意味着叠加中的量子位可以以非经典方式彼此相关;即,一个量子位的状态(它是1或0或两者)可以取决于另一个量子位的状态,并且当它们纠缠时,在这两个量子位中包含的信息比两个单独的量子位更多。

[0007] 使用这两个原理,量子位作为信息的处理器来运行,从而使量子计算机能够按照允许它们解决使用常规计算机难以处理的某些困难问题的方式来运行。

[0008] 超导量子位包括约瑟夫逊结(Josephson junction)。约瑟夫逊结是通过用非超导材料分离两个薄膜超导金属层而形成的。当超导层中的金属变成超导时,例如通过将金属的温度降低到特定的低温温度,电子对可以从一个超导层通过非超导层隧穿到另一个超导层。在量子位中,约瑟夫逊结-其用作色散非线性电感器-与形成非线性微波振荡器的一个或多个电容性器件并联电耦合。振荡器具有由量子位电路中的电感和电容的值确定的谐振/跃迁频率。

[0009] 由量子位处理的信息以微波频率范围内的微波信号/光子的形式被携带或传输。捕获、处理和分析微波信号,以便解密在其中编码的量子信息。读出电路是与量子位耦合的

电路,用于捕获、读取和测量量子位的量子状态。读出电路的输出是可由q处理器使用以执行计算的信息。

[0010] 超导量子位具有两个量子态- $|0\rangle$ 和 $|1\rangle$ 。这两个状态可以是原子的两个能态,例如,超导人工原子(超导量子位)的基态($|g\rangle$)和第一激发态($|e\rangle$)。其它实例包括核或电子自旋的自旋向上和自旋向下、晶体缺陷的两个位置和量子点的两个状态。由于系统具有量子特性,因此两个状态的任何组合都是允许的和有效的。

[0011] 为了使用量子位的量子计算是可靠的,量子电路,例如量子位本身、与量子位相关联的读出电路、以及量子处理器的其他部分,必须不以任何显著的方式改变量子位的能量状态,例如通过注入或耗散能量,或者影响量子位的 $|0\rangle$ 与 $|1\rangle$ 状态之间的相对相位。对利用量子信息操作的任何电路的这种操作约束使得在制造用于这种电路中的半导体和超导结构时需要特别考虑。

[0012] 在传统电路中,连续布置的布尔逻辑门操纵一系列位。用于优化二进制计算的门逻辑的技术是公知的。传统电路的电路优化软件的目的在于提高效率并降低传统电路的复杂度。用于传统电路的电路优化软件部分地通过将传统电路的整体期望行为分解成更简单的功能来运行。传统的电路优化软件更容易地操纵和处理更简单的功能。电路优化软件在传统电路上生成设计元件的有效布局。结果,用于传统电路的电路优化软件显著地减少了资源需求,从而提高了效率并降低了复杂性。

[0013] 说明性实施例认识到,在量子电路中,量子门操纵量子位以执行量子计算。量子门是作用于量子位的酉矩阵变换。由于量子位的叠加和纠缠,量子门代表 $2^n \times 2^n$ 矩阵,其中 n 是量子门操纵的量子位的数量。说明性实施例认识到,由于矩阵变换的大小随着量子位的数量呈指数增加,所以这种矩阵变换的分解迅速变得太复杂而不能手工执行。例如,具有2量子位的量子计算机需要4乘4矩阵算子来用于量子门表示。作为指数增加的结果,随着量子位的数量增加,手动量子逻辑门矩阵变换迅速变得不可管理。量子电路的深度是时间步长的总数。每个时间步长对应于作用在一组量子位上的量子逻辑门。

[0014] 说明性实施例认识到量子处理器在一段时间内表现出变化的物理特性。说明实施例认识到,量子处理器的校准确定量子处理器的相关联的量子位和量子门的错误率。说明性实施例进一步认识到量子处理器通常每天仅被校准一次或两次。

[0015] 说明性实施例认识到,由于量子计算机的灵敏度导致与环境的不希望的交互,量子计算机比经典计算机更容易出错。说明性实施例认识到,量子状态和量子操作是连续的,即属于连续间隔,这允许在整个量子电路上累积小的误差。说明性实施例还认识到,经典的纠错方案执行测量以查询错误的性质和类型。说明性实施例认识到,对量子系统执行测量使量子系统崩溃,并且可以导致在量子状态中编码的信息从量子状态崩溃到经典状态的丢失。

[0016] 说明性实施例认识到,目前可用的量子纠错技术需要变化量的量子计算资源来操作。三量子位比特翻转代码使用三个量子位来确定并且纠正这三个量子位之一中的错误。第一或目标量子位通过一个噪声通道被传输,该噪声通道或者以概率 p 翻转第一量子位的状态,或者保持第一量子位的状态不变。因此,第一量子位的状态以概率 $1-p$ 被正确地传输。

[0017] 为了提高这种概率,将该第一量子位的状态编码为多个附加量子位。第一量子位与两个辅助量子位纠缠,并且所有三个量子位都被初始化为状态 $|0\rangle$ 。当通过噪声通道传输

三个量子位的编码状态时,该通道作用于编码状态并且翻转三个量子位的子集。没有量子位翻转的概率是 $(1-p)^3$ 。单个量子位被翻转的概率是 $3p(1-p)^2$ 。两个量子位被以概率 $3p^2(1-p)$ 的被翻转,并且所有三个量子位都被以概率 p^3 翻转。

[0018] 说明性实施例认识到,p通常是非常小的数。通过确定一个量子位是否不同于其他量子位,确定这些量子位之一是否被翻转的检测。由于所有量子位都开始于相同状态,如果任何量子位与其它量子位不同,则在通过通道传输时量子位被翻转。如果量子位被翻转,一个泡利x门(Pauli X gate)或量子位-翻转门被应用于翻转的量子位。

[0019] 说明性实施例还认识到,符号翻转在量子计算机中产生另一错误。哈达玛门(Hadamard gate)将基态 $|0\rangle$ 映射到 $(|0\rangle + |1\rangle)/\sqrt{2}$,并将基态 $|1\rangle$ 映射到 $(|0\rangle - |1\rangle)/\sqrt{2}$ 。使用上述三量子位翻转码(flip code),并且在通过噪声信道传输之前和之后在每个量子位上添加一层哈达玛门,将三量子位比特翻转码转换成三量子位符号翻转码。

[0020] 说明性实施例还认识到,更复杂的量子纠错技术需要附加的量子计算资源。Shor码需要九个总量子位,一个目标量子位和八个辅助量子位。秀尔(Shor)码纠正位滑移、符号翻转和任何任意单量子位差错。司迪恩(Steane)码需要总共七个量子位,一个目标量子位和六个辅助量子位,以校正任何任意的单量子位错误。Calderbank-Shor-Steane(CSS)码需要总共最少五个量子位,一个目标量子位和四个辅助量子位,以校正任何任意单量子位错误。说明性实施例认识到,选择适当的纠错技术取决于可用的量子计算资源。

发明内容

[0021] 说明性实施例提供了一种用于量子计算中的自适应纠错的方法。在一个实施例中,方法包括对量子位集合执行校准操作,所述校准操作确定量子处理器的初始状态。在一个实施例中,方法包括响应于确定所述量子处理器的初始状态而估计与量子算法相对应的量子电路设计的运行时间持续时间,所述量子处理器被配置成执行所述量子电路设计。

[0022] 在一个实施例中,方法包括计算所述量子电路设计的错误情景。在一个实施例中,方法包括使用所述错误情景和所述量子处理器的所述初始状态来选择所述量子电路设计的量子纠错方法。在一个实施例中,方法包括将所述量子算法变换成量子电路设计,所述量子电路设计包括量子逻辑门集合。

[0023] 在一个实施例中,所述量子逻辑门集合的子集对应于所述选择的量子纠错方法。在一个实施例中,所述量子处理器的初始状态包括所述量子处理器的量子位的总数。在一个实施例中,方法包括确定所述量子电路设计的深度。

[0024] 在一个实施例中,方法包括向所述量子逻辑门集合分配权重集合。在实施例中,方法包括将所述量子电路设计与先前执行的量子电路设计集合进行比较。在一个实施例中,方法包括确定所述选择的量子纠错方法的第一计算成本。

[0025] 在一个实施例中,方法包括确定概率量子纠错方法的第二计算成本。在一个实施例中,方法包括将所述量子电路设计与先前执行的量子电路设计集合进行比较。在一个实施例中,方法包括为先前执行的量子电路设计集合中的第一量子电路设计选择量子纠错方法。在一个实施例中,方法包括将所述量子算法变换成新的量子电路设计,所述新的量子电

路设计包括与所述第一量子电路设计相对应的量子逻辑门集合。

[0026] 一个实施例包括计算机可用程序产品。所述计算机可用程序产品包括计算机可读存储设备和存储在存储设备上的程序指令。

[0027] 在一个实施例中,计算机可用代码存储在数据处理系统中的计算机可读存储设备中,并且其中计算机可用代码通过网络从远程数据处理系统传送。在一个实施例中,计算机可用代码存储在服务器数据处理系统中的计算机可读存储设备中,并且其中计算机可用代码通过网络下载到远程数据处理系统,以便在与远程数据处理系统相关联的计算机可读存储设备中使用

[0028] 实施例包括计算机系统。所述计算机系统包括处理器、计算机可读存储器、计算机可读存储设备以及存储在存储设备上以供处理器经由存储器执行的程序指令。

附图说明

[0029] 在所附权利要求中阐述了被认为是本发明的特性的新颖特征。然而,通过参考以下结合附图对说明性实施例的详细描述,将最好地理解本发明本身及其优选使用模式、进一步的目的和优点,其中:

[0030] 图1示出了可以实现说明性实施例的数据处理系统的网络的框图;

[0031] 图2示出了可以实现说明性实施例的数据处理系统的框图;

[0032] 图3示出了根据说明性实施例的量子计算中的自适应纠错的示例配置;

[0033] 图4示出了根据说明性实施例的用于校准量子处理器的示例性配置;

[0034] 图5示出了根据说明性实施例的量子电路构建的示例配置;

[0035] 图6示出了根据说明性实施例的用于量子计算中的自适应纠错的示例方法的流程图;

[0036] 图7示出了根据说明性实施例的用于估计与量子算法相对应的量子电路设计的运行时间的示例方法的流程图;

[0037] 图8示出了根据说明性实施例的用于计算错误情景的示例方法的流程图;以及

[0038] 图9示出了根据说明性实施例的用于选择纠错方法的示例方法的流程图。

具体实施方式

[0039] 用于描述本发明的这些说明性实施例总体上说明并解决了上述对于在量子处理器中减少量子位和量子门的错误率的需要。说明性实施例提供了一种用于量子计算中的自适应纠错的方法。

[0040] 在一个实施例中,检测量子计算机上的量子算法的初始化。在该实施例中,确定量子计算机的初始退化状态。在具体实施例中,使用随机化基准测试来确定量子计算机的初始退化状态。在具体实施例中,在所述量子计算机上对多个量子位执行预定操作集合。所述预定操作集合响应于执行所述预定操作集合而生成用于每个量子位的值集合。在一个实施例中,将每个量子位的所述值集合中的至少一个与所述预定操作集合中的至少一个的预期答案进行比较。

[0041] 在一个实施例中,估计所述量子算法的时间段。在具体实施例中,确定所述量子电路的深度。在一个实施例中,应用程序确定在量子位集合上执行的多个门的频率。在具体实

施例中,将权重分配给对应于所述量子算法的量子电路的量子逻辑门。在具体实施例中,具有较大错误率的量子逻辑门被分配较大的权重。在一个实施例中,应用程序将所述估计的时间段与所述量子处理器的量子位集合的去相干时间进行比较。

[0042] 在一个实施例中,将所述量子算法与第二量子算法进行比较,所述第二量子算法对应于编译的量子电路。在具体实施例中,将所述量子计算机的初始状态与对应于所述第二量子算法的第二初始状态进行比较。

[0043] 在一个实施例中,响应于所述比较来选择纠错方法。在具体实施例中,纠错方法包括执行所述量子算法的多次迭代,所述多次迭代产生多个输出。在具体实施例中,对所述多个输出求平均。在具体实施例中,选择所述选择的纠错方法的第二时间段。

[0044] 这里描述的关于频率或多个频率发生的操作应当被解释为关于该频率或多个频率的信号发生。除非在使用时明确区分,否则所有对“信号”的提及均是对微波信号的提及。

[0045] 为了描述的清楚,并且不暗示对其的任何限制,使用一些示例配置来描述说明性实施例。根据本公开,本领域的普通技术人员将能够构思出用于实现所述目的所述配置的许多变更、适应和修改,并且这些都被认为在示例性实施例的范围内。

[0046] 此外,在附图和说明性实施例中使用示例电阻器、电感器、电容器和其它电路组件的简化图。在实际制造或电路中,在不背离说明性实施例的范围的情况下,可以存在未在此示出或描述的附加结构或组件,或者与所示出的结构或组件不同但具有与在此描述的类似功能的结构或组件。

[0047] 仅作为示例,关于某些类型的材料、电特性、步骤、数量、频率、电路、组件和应用来描述说明性实施例。这些和其它类似的人为因素的任何特定表现形式不是要限制本发明。可以在示例性实施例的范围内选择这些和其它类似产物的任何适当表现。

[0048] 本公开中的示例仅用于清楚描述,而不是限制于说明性实施例。本文列出的任何优点仅是示例,并且不旨在限制说明性实施例。通过特定的说明性实施例可以实现附加的或不同的优点。此外,特定说明性实施例可具有上文所列优点中的一些、全部或不具有上文所列优点。

[0049] 参考附图,并且具体参考图1和2,这些附图是可以实现说明性实施例的数据处理环境的示例图。图1和图2仅仅是示例,并且不旨在断言或暗示关于其中可以实现不同实施例的环境的任何限制。具体实现可以基于以下描述对所示的环境进行许多修改。

[0050] 图1示出了可以实现说明性实施例的数据处理系统的网络的框图。数据处理环境100是其中可以实现说明性实施例的计算机网络。数据处理环境100包括网络102。网络102是用于在数据处理环境100内连接在一起的各种设备和计算机之间提供通信链路的介质。网络102可以包括诸如有线、无线通信链路或光纤电缆的连接。

[0051] 客户端或服务器仅是连接到网络102的某些数据处理系统的示例角色,并且不旨在排除这些数据处理系统的其他配置或角色。经典处理系统104耦合到网络102。经典处理系统104是经典处理系统。软件应用可以在数据处理环境100中的任何量子数据处理系统上执行。被描述为在图1中的经典处理系统104中执行的任何软件应用程序可被配置成以类似的方式在另一数据处理系统中执行。在图1中的经典处理系统104中存储或产生的任何数据或信息可以被配置为以类似的方式在另一数据处理系统中存储或产生。诸如经典处理系统104等经典数据处理系统可包含数据,并可具有在其上执行经典计算过程的软件应用程序

或软件工具。

[0052] 服务器106与存储单元108一起耦合到网络102。服务器106是常规的数据处理系统。存储单元108可以存储如本文所述的量子算法集合、量子电路集合、量子逻辑门集合和量子纠错码集合。量子处理系统140耦合到网络102。量子处理系统140是量子数据处理系统。软件应用可以在数据处理环境100中的任何量子数据处理系统上执行。被描述为在图1中的量子处理系统140中执行的任何软件应用可以被配置为以类似的方式在另一量子数据处理系统中执行。在图1中的量子处理系统140中存储或产生的任何数据或信息可以被配置成以类似的方式在另一个量子数据处理系统中存储或产生。诸如量子处理系统140的量子数据处理系统可以包含数据并且可以具有在其上执行量子计算过程的软件应用或软件工具。

[0053] 客户机110、112和114也耦合到网络102。诸如服务器106或客户机110、112或114的常规数据处理系统可包含数据,并可具有在其上执行常规计算过程的软件应用程序或软件工具。

[0054] 仅作为示例,而不暗示对这样的体系结构的任何限制,图1示出了可在实施例的示例实现中使用的某些组件。例如,服务器106和客户机110、112、114被描述为服务器,而客户机仅作为示例,并不暗示对客户机-服务器架构的限制。作为另一个例子,实施例可以分布在如图所示的几个常规数据处理系统、量子数据处理系统、和数据网络上,而另一个实施例可以在说明性实施例的范围内在单个常规数据处理系统或单个量子数据处理系统上实现。常规数据处理系统106、110、112和114还表示适于实现实施例的集群、分区和其它配置中的示例节点。

[0055] 设备132是本文描述的常规计算设备的示例。例如,设备132可以采取智能电话、平板计算机、膝上型计算机、固定或便携式形式的客户机110、可穿戴计算设备或任何其他合适的设备的形式。被描述为在图1中的另一传统数据处理系统中执行的任何软件应用程序可以被配置为以类似的方式在设备132中执行。在图1中的另一传统数据处理系统中存储或产生的任何数据或信息可以被配置为以类似的方式在设备132中存储或产生。

[0056] 服务器106、存储单元108、经典处理系统104、量子处理系统140以及客户机110、112和114以及设备132可以使用有线连接、无线通信协议或其他合适的数据连接耦合到网络102。客户机110、112和114可以是例如个人计算机或网络计算机。

[0057] 在所描述的示例中,服务器106可以向客户机110、112和114提供数据,例如引导文件、操作系统映像和应用。在该示例中,客户机110、112和114可以是服务器106的客户机。客户端110、112、114或其某种组合可以包括它们自己的数据、引导文件、操作系统映像和应用。数据处理环境100可以包括未示出的附加服务器、客户机和其他设备。

[0058] 在所描述的示例中,存储器144可以向量子处理器142提供数据,如先前编译的量子算法、量子逻辑门、量子纠错码、引导文件、操作系统镜像、以及应用程序。量子处理器142可以包括它自己的数据、引导文件、操作系统映像和应用程序。数据处理环境100可以包括未示出的附加存储器、量子处理器和其他设备。存储器144包括应用程序105,该应用程序可以被配置成用于实施根据一个或多个实施例在此描述的量子处理器功能中的一个或多个。

[0059] 在所描述的示例中,数据处理环境100可以是因特网。网络102可以表示使用传输控制协议/网际协议(TCP/IP)和其它协议来彼此通信的网络和网关的集合。在因特网的核

心是主节点或主机计算机之间的数据通信链路的主干,包括路由数据和消息的数千个商业、政府、教育和其它计算机系统。当然,数据处理环境100也可以实现为许多不同类型的网络,例如内联网、局域网(LAN)或广域网(WAN)。图1旨在作为示例,而不是作为对不同说明性实施例的架构限制。

[0060] 除了其他用途之外,数据处理环境100可以用于实现其中可以实现示例性实施例的客户机-服务器环境。客户机-服务器环境使得软件应用程序和数据能够分布在网络上,以便应用程序通过使用常规客户机数据处理系统和常规服务器数据处理系统之间的交互性来工作。数据处理环境100还可以采用面向服务的体系结构,其中分布在网络上的可互操作的软件组件可以被打包在一起作为一致的业务应用。数据处理环境100还可以采取云的形式,并且采用服务递送的云计算模型以实现可对配置计算资源(例如,网络、网络带宽、服务器、处理、存储器、存储、应用、虚拟机和服务)的共享池的方便的按需网络访问,所述可配置计算资源可以以最小的管理努力或与服务的提供者的交互来快速供应和释放。

[0061] 参考图2,该图示出了可以实现说明性实施例的数据处理系统的框图。数据处理系统200是计算机的示例,例如图1中的服务器104和106、或客户机110、112和114、或另一类型的设备,其中可以为示例性实施例设置实现处理的计算机可用程序代码或指令。

[0062] 数据处理系统200还代表数据处理系统或其中的配置,例如图1中的数据处理系统132,其中可以放置实现示例性实施例的处理的计算机可用程序代码或指令。数据处理系统200仅作为示例被描述为计算机,而不限于此。在不脱离这里描述的数据处理系统200的操作和功能的一般描述的情况下,以诸如图1中的设备132的其他设备的形式的实现可以诸如通过添加触摸接口来修改数据处理系统200,并且甚至从数据处理系统200中去除某些示出的组件。

[0063] 在所示出的例子中,数据处理系统200采用集线器体系结构,包括北桥和存储器控制器集线器(NB/MCH)202以及南桥和输入/输出(I/O)控制器集线器(SB/ICH)204。处理单元206、主存储器208和图形处理器210耦合到北桥和存储器控制器集线器(NB/MCH)202。处理单元206可以包含一个或多个处理器,并且可以使用一个或多个异构处理器系统来实现。处理单元206可以是多核处理器。在某些实现中,图形处理器210可以通过加速图形端口(AGP)耦合到NB/MCH 202。

[0064] 在所示出的例子中,局域网(LAN)适配器212耦合到南桥和I/O控制器集线器(SB/ICH)204。音频适配器216、键盘和鼠标适配器220、调制解调器222、只读存储器(ROM)224、通用串行总线(USB)和其它端口232、以及PCI/PCIe设备234通过总线238耦合到南桥和I/O控制器集线器204。硬盘驱动器(HDD)或固态驱动器(SSD)226和CD-ROM 230通过总线240耦合到南桥和I/O控制器集线器204。PCI/PCIe设备234可以包括例如以太网适配器、附加卡和用于笔记本计算机的PC卡。PCI使用卡总线控制器,而PCIe不使用。ROM 224可以是例如闪存二进制输入/输出系统(BIOS)。硬盘驱动器226和CD-ROM 230可使用例如集成驱动电子(IDE)、串行高级技术附件(SATA)接口或诸如外部SATA(eSATA)和微SATA(mSATA)的变形。超级I/O(SIO)设备236可以通过总线238耦合到南桥和I/O控制器集线器(SB/ICH)204。

[0065] 存储器,例如主存储器208、ROM 224或闪存(未示出),是计算机可用存储设备的一些示例。硬盘驱动器或固态驱动器226、CD-ROM 230和其它类似可用的设备是包括计算机可用存储介质的计算机可用存储设备的一些示例。

[0066] 操作系统在处理单元206上运行。操作系统协调并提供对图2中的数据处理系统200内的各种组件的控制,操作系统可以是用于任何类型的计算平台的商业上可用的操作系统,包括但不限于服务器系统、个人计算机和移动设备。面向对象或其它类型的编程系统可以与操作系统一起操作,并且提供从在数据处理系统200上执行的程序或应用程序对操作系统的调用。

[0067] 用于操作系统、面向对象的编程系统以及诸如图1中的应用程序105之类的应用程序或程序的指令位于存储设备上,诸如以硬盘驱动器226上的代码226A的形式,并且可以被加载到诸如主存储器208之类的一个或多个存储器中的至少一个中,以便由处理单元206执行。说明性实施例的过程可以由处理单元206使用计算机实现的指令来执行,所述指令可以位于存储器中,例如主存储器208、只读存储器224,或者位于一个或多个外围设备中。

[0068] 此外,在一种情况下,代码226A可以通过网络201A从远程系统201B下载,其中类似的代码201C存储在存储设备201D上。在另一种情况下,代码226A可以通过网络201A下载到远程系统201B,其中下载的代码201C存储在存储设备201D上。

[0069] 图1-图2中的硬件可以根据实现而变化。除了图1-图2中描述的硬件之外,或者作为其替代,可以使用诸如闪存、等效的非易失性存储器或光盘驱动器等的其它内部硬件或外围设备。

[0070] 在一些说明性示例中,数据处理系统200可以是个人数字助理(PDA),其通常配置有闪存以提供用于存储操作系统文件和/或用户生成的数据的非易失性存储器。总线系统可以包括一个或多个总线,例如系统总线、I/O总线和PCI总线。当然,总线系统可以使用任何类型的通信结构或体系结构来实现,所述通信结构或体系结构提供在附接到该结构或体系结构的不同组件或设备之间的数据传输。

[0071] 通信单元可以包括一个或多个用于发送和接收数据的设备,例如调制解调器或网络适配器。存储器可以是例如主存储器208或高速缓存,诸如在北桥和存储器控制器集线器202中找到的高速缓存。处理单元可以包括一个或多个处理器或CPU。

[0072] 图1-图2中所描述的例子和上述例子不意味着暗示体系结构限制。例如,数据处理系统200除了采取移动或可穿戴设备的形式之外,还可以是平板计算机、膝上型计算机或电话设备。

[0073] 在计算机或数据处理系统被描述为虚拟机、虚拟设备或虚拟组件的情况下,虚拟机、虚拟设备或虚拟组件使用数据处理系统200中所示出的一些或所有组件的虚拟化表现来以数据处理系统200的方式操作。例如,在虚拟机、虚拟设备或虚拟组件中,处理单元206被表现为主机数据处理系统中可用的所有或一些数量的硬件处理单元206的虚拟化实例,主存储器208被表现为主机数据处理系统中可用的主存储器208的所有或一些部分的虚拟化实例,并且磁盘226被表现为主机数据处理系统中可用的磁盘226的所有或一些部分的虚拟化实例。在这种情况下,主机数据处理系统由数据处理系统200表示。

[0074] 参考图3,该图示出了根据说明性实施例的量子计算中的自适应纠错的示例配置。示例实施例包括应用程序302。在特定实施例中,应用程序302是图1中的应用程序105的示例,应用程序302包括校准组件304和量子电路构建组件306。校准组件304根据在此描述的示例性方法校准输入量子处理器308。量子电路构建组件306根据本文描述的示例方法编译输出量子电路设计310。

[0075] 参考图4,该图示出了根据说明性实施例用于校准量子处理器的示例配置。示例实施例包括应用程序402。在特定实施例中,应用程序402是图1中的应用程序105的示例。

[0076] 应用程序402包括校准组件404。在一个具体实施例中,组件404是图3中的组件304的一个示例,组件404包括校准操作器组件406、量子位参数分析组件408、以及量子门参数分析组件410。应用程序402接收校准操作412。

[0077] 校准操作器406执行校准操作412。在一个实施例中,校准操作412对量子处理器414的多个量子位 Q_1 、 Q_2 、 Q_3 、...、 Q_n 执行操作集合。在实施例中,校准操作412执行随机化基准测试的方法。例如,校准操作412可以对量子处理器414的多个量子位执行预定操作集合。该预定操作集合响应于执行该预定操作集合而生成每个量子位的值集合。在一个实施例中,校准操作412将每个量子位的该值集合与该预定操作集合中的至少一个的预期答案进行比较。

[0078] 在一个实施例中,校准操作412返回用于量子处理器414的多个量子位的量子位参数值集合416。例如,量子位相干时间、量子位弛豫时间、测量误差、以及其他量子位参数值可以通过校准操作来确定。量子处理器414的每个量子位可以包括该参数值集合的一个子集。例如,量子位 Q_1 可以包括相关联的参数值 P_1 、 P_2 、...、 P_n 等。量子位参数值的这些例子不是限制性的。根据本公开,本领域普通技术人员将能够设想适合于校准量子位集合的许多其他量子位参数值,并且在说明性实施方案的范围内预期相同的。

[0079] 在一个实施例中,校准操作412返回量子门参数集合。例如,校准操作412可以返回一个参数,该参数对应于量子处理器414中的每个量子门的错误率。在一个实施例中,校准操作412返回与量子处理器414中的每一和两个量子位门(原始门)的错误率相对应的参数。

[0080] 组件408分析量子位参数值集合416。在一个实施例中,组件408根据量子位可接受性标准集合418中的至少一个来分析量子位参数值集合416。例如,组件408可以将量子位的参数值与量子位可接受性标准进行比较。例如,组件408可以确定量子位的相干时间未能满足阈值相干时间以执行一组操作。作为另一个实例,组件408可以确定另一个量子位的相干时间满足阈值相干时间以便执行该操作集合。

[0081] 组件410分析量子门参数集合。在一个实施例中,量子门参数对应于形成该量子门的量子位集合以及这些量子位在该量子处理器上的布局。在一个实施例中,校准操作412返回用于量子处理器414的多个量子门的量子门参数值集合。例如,可以通过校准操作确定门错误率、门速度、门串扰矩阵和其它量子门参数值。量子处理器414的每个量子门可以包括量子门参数值集合的一个子集。这些量子门参数的示例不是限制性的。根据本公开,本领域普通技术人员将能够设想适于校准量子门集合的许多其它量子门参数值,并且在示例性实施例的范围内可以设想这些参数值。

[0082] 组件410分析该量子门参数值集合。在一个实施例中,组件410根据量子门可接受性标准集合420中的至少一个标准来分析量子门参数值集合。例如,组件410可以将量子门的参数值与量子门可接受性标准进行比较。例如,组件410可以确定量子门的门错误率未能满足阈值错误率来执行量子门。

[0083] 在一个实施例中,组件410根据原始门错误率集合生成复合门的复合门错误率,所述复合门由对应于所述原始门错误率的原始门集合形成。在一个实施例中,组件410为使用来自公式的三个量子位形成的复合门生成复合门错误率

$$[0084] \quad \alpha = \frac{A_{123}B_{12}B_{13}B_{23}}{21} \left(\left(A_{23}B_{23}^{-1} + A_{13}B_{13}^{-1} + A_{12}B_{12}^{-1} + \frac{A_1+A_2+A_3}{3} + 9 \right) \right),$$

[0085] 其中 A_{xy} 和 B_{xy} 是分别在第一校准操作和第二校准操作期间由量子位x和y形成的量子门的原始门错误率。

[0086] 参考图5,该图示出了根据说明性实施例的量子电路构建的示例配置。示例实施例包括应用程序502。在具体实施例中,应用程序502是图1中的应用程序105的示例。

[0087] 应用程序502包括量子电路构建组件504。在具体实施例中,组件504是图3中的组件306的示例,组件504包括量子电路编译器组件506。组件506被配置为将输入量子算法514变换成量子电路设计530。组件516包括算法变换组件508。

[0088] 组件508将量子算法代码变换成与由量子算法执行的操作相对应的第一量子电路设计。应用程序502接收存储在数据库524中的量子电路设计集合528。在具体实施例中,每个量子电路设计528包括先前确定的运行时间估计。在具体实施例中,根据在量子处理器上先前执行量子电路设计集合中的每一个,确定所存储的量子电路设计集合中的每一个的运行时间估计。数据库524是图1中的存储单元108的示例,在一个实施例中,运行时间估计组件510确定量子算法522的运行时间。在一个实施例中,组件510将量子算法522与对应于量子电路设计集合528的量子算法集合进行比较。在特定实施例中,组件510将量子电路设计530中的量子逻辑门的总数与所存储的量子电路设计集合中的至少一个中的量子逻辑门的总数进行比较。

[0089] 组件510包括电路深度组件512和门权重因子514。在一个实施例中,电路深度组件514确定量子电路设计530的深度。在一个实施例中,门权重因子514将权重集合分配给量子电路设计530中的量子逻辑门集合。在具体实施例中,具有相对较高错误率的量子逻辑门集合的子集具有比具有较低错误率的量子逻辑门更大的权重因子。

[0090] 错误情景组件516确定量子电路设计530的最坏情况错误情景。在一个实施例中,电路比较组件518分析量子电路设计530以确定量子逻辑门的数目、量子逻辑门的类型、以及被配置成执行量子电路设计530的量子处理器的状态。在具体实施例中,电路比较组件518确定量子处理器的量子位集合的去相干时间。在具体实施例中,量子电路设计集合528中的每一个包括在执行对应的量子电路设计之前确定的量子处理器的状态。

[0091] 在一个实施例中,电路比较组件518将该量子电路设计530和该量子处理器的状态与量子逻辑门集合和该量子处理器的对应的状态集合进行比较。在一个实施例中,组件518从量子电路设计集合528中选择与量子电路设计530类似的量子电路设计。在具体实施例中,组件518比较量子逻辑门的总数、量子逻辑门的类型、以及这些量子电路设计之间的量子处理器的初始状态。

[0092] 在一个实施例中,纠错选择组件520分析该量子电路设计530、该运行时间估算、以及该量子处理器的状态以选择一种适当的纠错方法。在一个实施例中,组件520分析执行量子电路设计530所必需的量子位的数量。在一个实施例中,组件520分析可用于在该量子处理器上执行计算的量子位的总数。在具体实施例中,组件520确定可用于该量子处理器上的量子纠错的剩余的量子位集合。例如,组件520可以确定执行量子电路设计530需要五个量子位。组件520可以确定总共八个量子位可用于在量子处理器上的计算。组件520可以确定剩余的三个量子位可用于量子纠错。

[0093] 在一个实施例中,组件520响应于确定在该量子处理器上可用于量子纠错的量子位集合的子集来选择一个适当的量子纠错技术。在具体实施例中,组件520选择产生最高准确度水平同时还使可用量子位适合于量子纠错的量子纠错技术。在具体实施例中,组件520基于量子电路设计530中的量子逻辑门的类型来选择量子纠错技术。

[0094] 概率比较组件520确定在量子处理器上执行量子电路设计530的迭代次数,该次数是达到准确度的阈值水平的所必需的。例如,组件520可确定需要120次迭代来产生99%的准确度水平。组件520确定所选择的量子纠错方法的运行时间。组件520将所选择的量子纠错方法的运行时间与用于执行附加迭代的运行时间进行比较以达到准确度的阈值水平。例如,组件520可以确定执行附加迭代在比所选量子纠错方法更少的时间内产生类似的准确度水平。应用程序502输出具有对应的所选择的量子纠错方法532的量子电路设计530。

[0095] 参考图6,该图示出了根据说明性实施例的用于量子计算中的自适应纠错的示例方法的流程图。在一个实施例中,应用程序105执行方法600。

[0096] 在框602中,应用程序105确定量子处理器的初始状态。在一个实施例中,应用程序105在第一次迭代中对量子位集合执行校准操作。在一个实施例中,该校准操作产生参数集合,该参数集合的第一子集对应于该量子位集合的第一量子位,并且该参数集合的第二子集对应于该量子位集合的第二量子位。在一个实施例中,应用程序105对第一量子位执行预定的操作。在一个实施例中,应用程序105将预定操作的输出与预期输出进行比较。

[0097] 在框604中,应用程序105估计与量子算法相对应的量子电路设计的运行时间持续时间。在框606中,应用程序105计算与量子算法相对应的量子电路设计的错误情景。在框608中,应用程序105选择与量子算法相对应的用于量子电路设计的适当的纠错方法。在框610中,应用程序105将量子算法变换成量子电路设计,该量子电路设计包括量子逻辑门集合。在一个实施例中,该量子逻辑门集合的子集对应于所选择的纠错方法。此后,应用程序105结束过程600。

[0098] 参考图7,该图示出了根据说明性实施例的用于估计与量子算法相对应的量子电路设计的运行时间的示例方法的流程图。在一个实施例中,应用程序105在框604处执行方法700。在框702中,应用程序105确定与量子算法相对应的量子电路的深度。在框704中,应用程序105将权重集合分配给量子电路设计中的量子逻辑门集合。此后应用程序105结束过程700。

[0099] 参考图8,该图示出了根据说明性实施例的用于计算错误场景的示例方法的流程图。在一个实施例中,应用程序105在框606处执行方法800。在框802中,应用程序105将权重集合分配给错误情景集合。在框804中,应用程序105将量子电路设计与存储在数据库中的先前执行的量子电路设计集合进行比较。应用程序105此后结束过程800。

[0100] 参考图9,该图示出了根据说明性实施例的用于选择纠错方法的示例方法的流程图。在一个实施例中,应用程序105在框608处执行方法900。在框902中,应用程序105确定选择的纠错方法的第一计算(评估)成本。在框904中,应用程序105确定概率纠错方法的第二计算(评估)成本。在框906中,应用程序105比较第一计算成本和第二计算成本。在一个实施例中,应用程序105选择具有较低计算成本的纠错方法。此后,应用程序105结束处理900。

[0101] 在此参考相关附图描述本发明的各种实施例。在不脱离本发明的范围的情况下,可以设计出替代实施例。尽管在以下描述和附图中阐述了元件之间的各种连接和位置关系

(例如上方、下方、相邻等),但是本领域技术人员将认识到,当即使改变了取向也保持了所描述的功能时,本文描述的许多位置关系是与取向无关的。除非另有说明,这些连接和/或位置关系可以是直接的或间接的,并且本发明并不旨在在这方面进行限制。因此,实体的耦合可以指直接或间接耦合,并且实体之间的位置关系可以是直接或间接位置关系。作为间接位置关系的一个例子,本说明书中提到在层“B”上形成层“A”包括这样的情况,其中一个或多个中间层(例如层“C”)在层“A”和层“B”之间,只要层层“A”和层“B”的相关特性和功能基本上不被中间层改变。

[0102] 以下定义和缩写用于解释权利要求和说明书。如本文所用,术语“包括(comprises)”、“包括(comprising)”、“包括(includes)”、“包括(including)”、“has(具有)”、“具有(having)”、“包含(contains)”或“包含(containing)”或其任何其它变型旨在涵盖非排他性的包括。例如包括一系列要素的组合物、混合物、工艺、方法、制品或装置不一定仅限于那些要素,而是可以包括未明确列出的或此类组合物、混合物、工艺、方法、制品或装置固有的其他要素。

[0103] 另外,术语“说明性”在本文中用于表示“充当示例、例子或说明”。在此描述为“说明性”的任何实施例或设计不一定被解释为比其它实施例或设计更优选或有利。术语“至少一个”和“一个或多个”被理解为包括大于或等于一的任何整数,即一、二、三、四等。术语“多个”应理解为包括大于或等于二的任何整数,即二、三、四、五等。术语“连接(connection)”可以包括间接“连接”和直接“连接”。

[0104] 说明书中对“一个实施例(one embodiment)”、“一个实施例(an embodiment)”、“一个示例实施例(an example embodiment)”等的引用指示所描述的实施例可以包括特定特征、结构或特性,但是每个实施例可以包括或者可以不包括该特定特征、结构或特性。此外,这些短语不一定是指相同的实施例。此外,当结合实施例描述特定特征、结构或特性时,认为结合其它实施例来影响这种特征、结构或特性是在本领域技术人员的知识范围内的,而不管是否明确描述。

[0105] 术语“大约(about)”、“substantially(基本上)”、“approximately(大约)”及其变形旨在包括与基于提交本申请时可用的设备的特定量的测量相关联的误差度。例如,“大约(about)”可以包括给定值的 $\pm 8\%$ 或 5% 或 2% 的范围。

[0106] 已经出于说明的目的给出了本发明的各种实施例的描述,但是其不旨在是穷尽的或限于所公开的实施例。在不背离所描述的实施例的范围的情况下,许多修改和变化对于本领域的普通技术人员将是显而易见的。选择本文所使用的术语以最好地解释实施例的原理、实际应用或对市场上存在的技术改进,或使本领域的其他普通技术人员能够理解本文所描述的实施例。

[0107] 因此,在说明性实施例中提供了一种计算机实现的方法、系统或装置以及计算机程序产品,用于管理在线社区的参与以及其他相关特征、功能或操作。在关于一种类型的设备描述实施例或其一部分的情况下,计算机实现的方法、系统或装置、计算机程序产品或其一部分被适配或配置成与该类型的设备的适当且可比较的表现一起使用。

[0108] 在实施例被描述为在应用程序中实现的情况下,在说明性实施例的范围内,可以设想在软件即服务(SaaS)模型中的应用程序的递送。在SaaS模型中,通过在云基础设施中执行应用程序,向用户提供实现实施例的应用程序的能力。用户可以通过诸如web浏览器

(例如,基于web的电子邮件)或其他轻量客户端应用程序之类的瘦客户端接口使用各种客户端设备来访问应用程序。用户不管理或控制底层云基础设施,包括网络、服务器、操作系统或云基础设施的存储。在一些情况下,用户甚至可能不管理或控制SaaS应用程序的能力。在一些其它情况下,应用程序的SaaS实施方案可允许有限的用户特定应用程序配置设置的可能例外。

[0109] 本发明可以是任何可能的技术细节集成水平的系统、方法和/或计算机程序产品。计算机程序产品可以包括其上具有计算机可读程序指令的计算机可读存储介质(或多个介质),所述计算机可读程序指令用于使处理器执行本发明的各方面。

[0110] 计算机可读存储介质可以是保持和存储由指令执行设备使用的指令的有形设备。计算机可读存储介质例如可以是一—但不限于——电存储设备、磁存储设备、光存储设备、电磁存储设备、半导体存储设备或者上述的任意合适的组合。计算机可读存储介质的更具体的例子(非穷举的列表)包括:便携式计算机盘、硬盘、随机存取存储器(RAM)、只读存储器(ROM)、可擦式可编程只读存储器(EPROM或闪存)、静态随机存取存储器(SRAM)、便携式压缩盘只读存储器(CD-ROM)、数字多功能盘(DVD)、记忆棒、软盘、机械编码设备、例如其上存储有指令的打孔卡或凹槽内凸起结构、以及上述的任意合适的组合。这里所使用的计算机可读存储介质不被解释为瞬时信号本身,诸如无线电波或者其他自由传播的电磁波、通过波导或其他传输媒介传播的电磁波(例如,通过光纤电缆的光脉冲)、或者通过电线传输的电信号。

[0111] 这里所描述的计算机可读程序指令可以从计算机可读存储介质下载到各个计算/处理设备,或者通过网络、例如因特网、局域网、广域网和/或无线网下载到外部计算机或外部存储设备。网络可以包括铜传输电缆、光纤传输、无线传输、路由器、防火墙、交换机、网关计算机和/或边缘服务器。每个计算/处理设备中的网络适配卡或者网络接口从网络接收计算机可读程序指令,并转发该计算机可读程序指令,以供存储在各个计算/处理设备中的计算机可读存储介质中。

[0112] 用于执行本发明操作的计算机程序指令可以是汇编指令、指令集架构(ISA)指令、机器指令、机器相关指令、微代码、固件指令、状态设置数据、或者以一种或多种编程语言的任意组合编写的源代码或目标代码,所述编程语言包括面向对象的编程语言—诸如Smalltalk、C++等,以及常规的过程式编程语言—诸如“C”语言或类似的编程语言。计算机可读程序指令可以完全地在用户计算机上执行、部分地在用户计算机上执行、作为一个独立的软件包执行、部分在用户计算机上部分在远程计算机上执行、或者完全在远程计算机或服务器上执行。在涉及远程计算机的情形中,远程计算机可以通过任意种类的网络—包括局域网(LAN)或广域网(WAN)—连接到用户计算机,或者,可以连接到外部计算机(例如利用因特网服务提供商来通过因特网连接)。在一些实施例中,通过利用计算机可读程序指令的状态信息来个性化定制电子电路,例如可编程逻辑电路、现场可编程门阵列(FPGA)或可编程逻辑阵列(PLA),该电子电路可以执行计算机可读程序指令,从而实现本发明的各个方面。

[0113] 这里参照根据本发明实施例的方法、装置(系统)和计算机程序产品的流程图和/或框图描述了本发明的各个方面。应当理解,流程图和/或框图的每个方框以及流程图和/或框图中各方框的组合,都可以由计算机可读程序指令实现。

[0114] 这些计算机可读程序指令可以提供给通用计算机、专用计算机或其它可编程数据处理装置的处理器,从而生产出一种机器,使得这些指令在通过计算机或其它可编程数据处理装置的处理器执行时,产生了实现流程图和/或框图中的一个或多个方框中规定的功能/动作的装置。也可以把这些计算机可读程序指令存储在计算机可读存储介质中,这些指令使得计算机、可编程数据处理装置和/或其他设备以特定方式工作,从而,存储有指令的计算机可读介质则包括一个制品,其包括实现流程图和/或框图中的一个或多个方框中规定的功能/动作的各个方面的指令。

[0115] 也可以把计算机可读程序指令加载到计算机、其它可编程数据处理装置、或其它设备上,使得在计算机、其它可编程数据处理装置或其它设备上执行一系列操作步骤,以产生计算机实现的过程,从而使得在计算机、其它可编程数据处理装置、或其它设备上执行的指令实现流程图和/或框图中的一个或多个方框中规定的功能/动作。

[0116] 附图中的流程图和框图显示了根据本发明的多个实施例的系统、方法和计算机程序产品的可能实现的体系架构、功能和操作。在这点上,流程图或框图中的每个方框可以代表一个模块、程序段或指令的一部分,所述模块、程序段或指令的一部分包含一个或多个用于实现规定的逻辑功能的可执行指令。在有些作为替换的实现中,方框中所标注的功能也可以以不同于附图中所标注的顺序发生。例如,两个连续的方框实际上可以基本并行地执行,它们有时也可以按相反的顺序执行,这依所涉及的功能而定。也要注意的,框图和/或流程图中的每个方框、以及框图和/或流程图中的方框的组合,可以用执行规定的功能或动作的专用的基于硬件的系统来实现,或者可以用专用硬件与计算机指令的组合来实现。

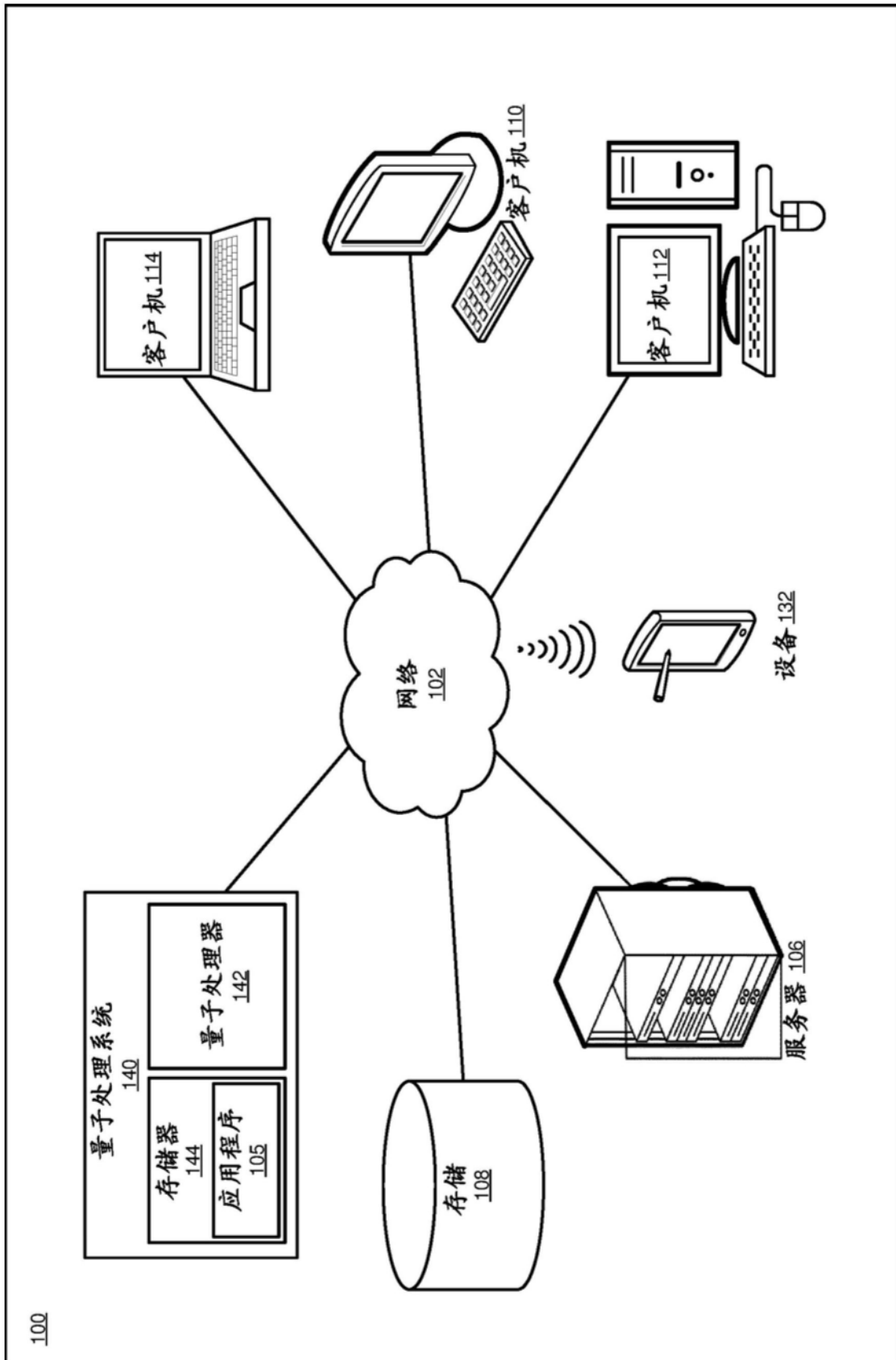


图1

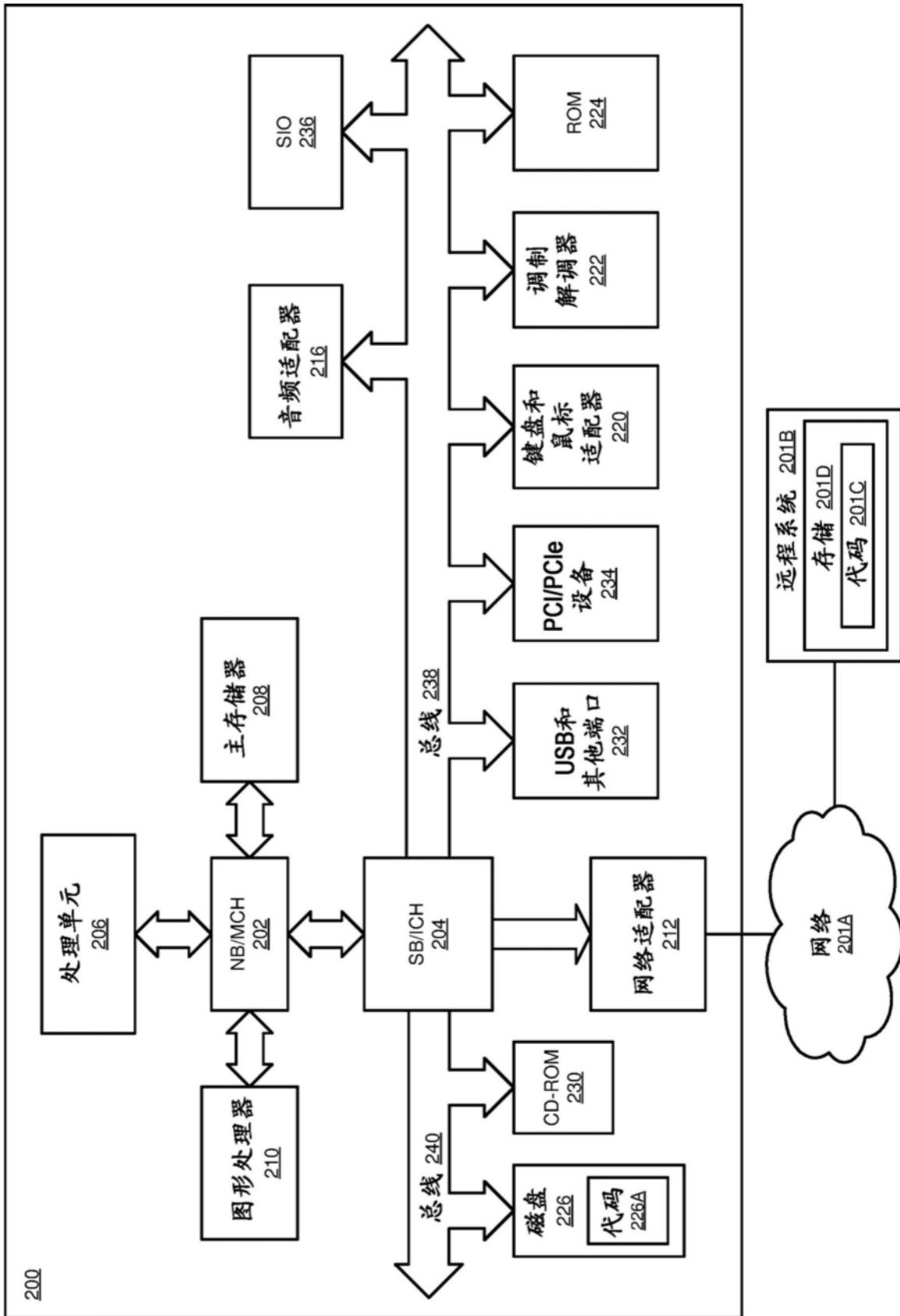


图2

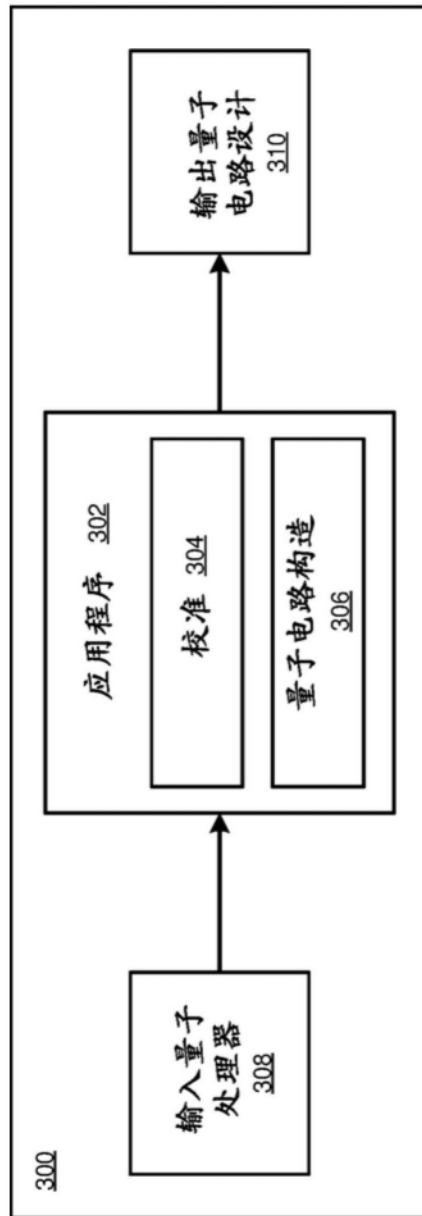


图3

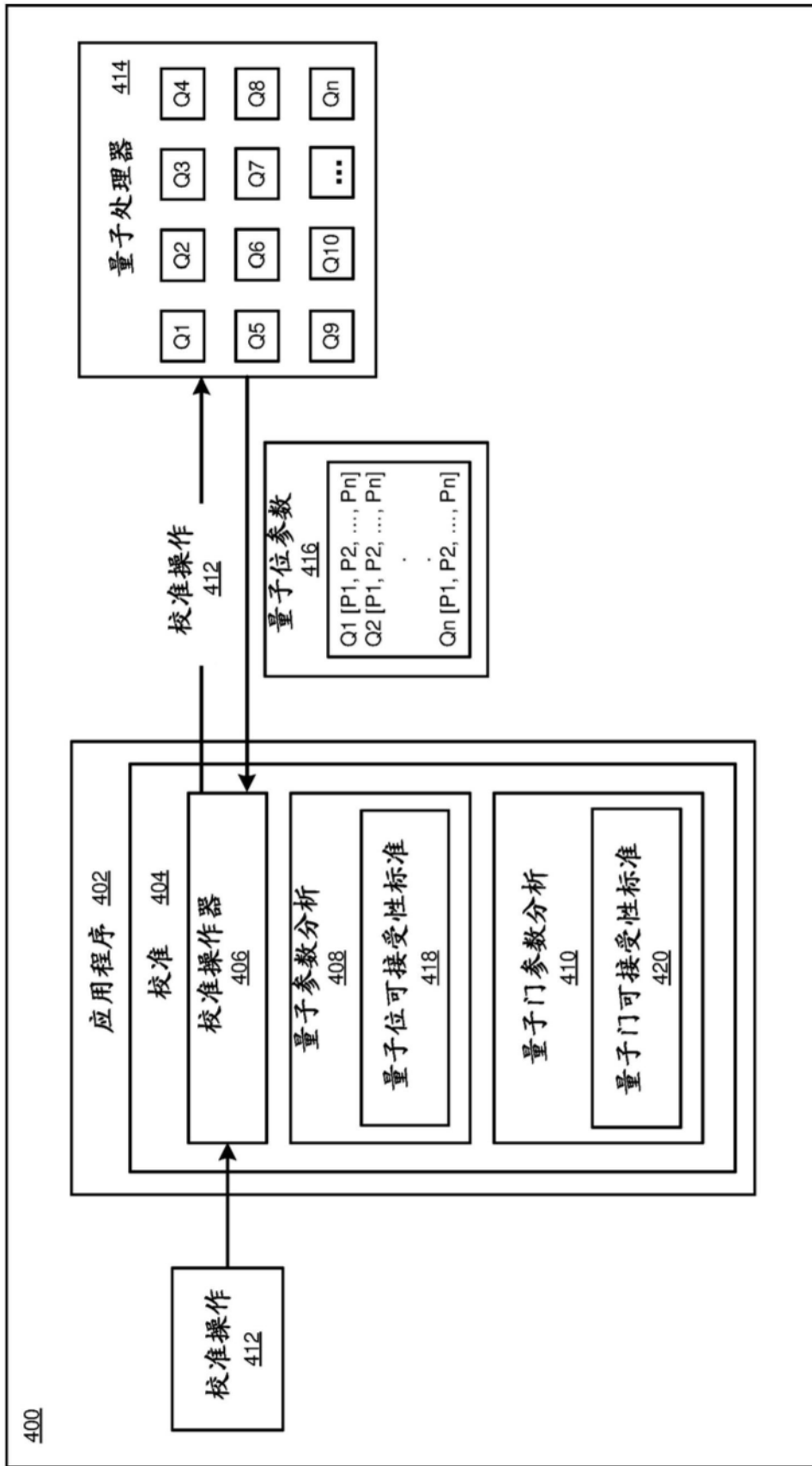


图4

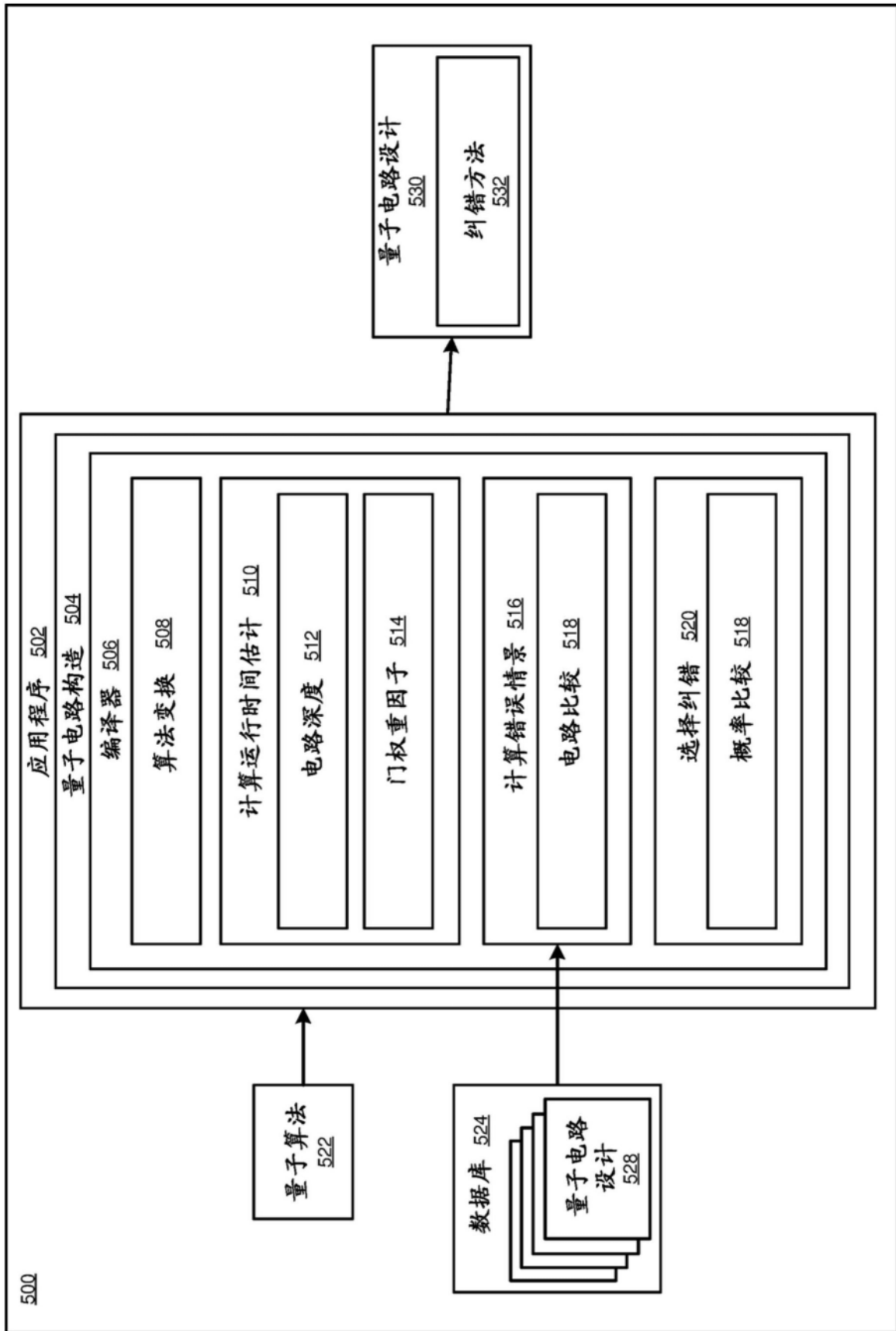


图5

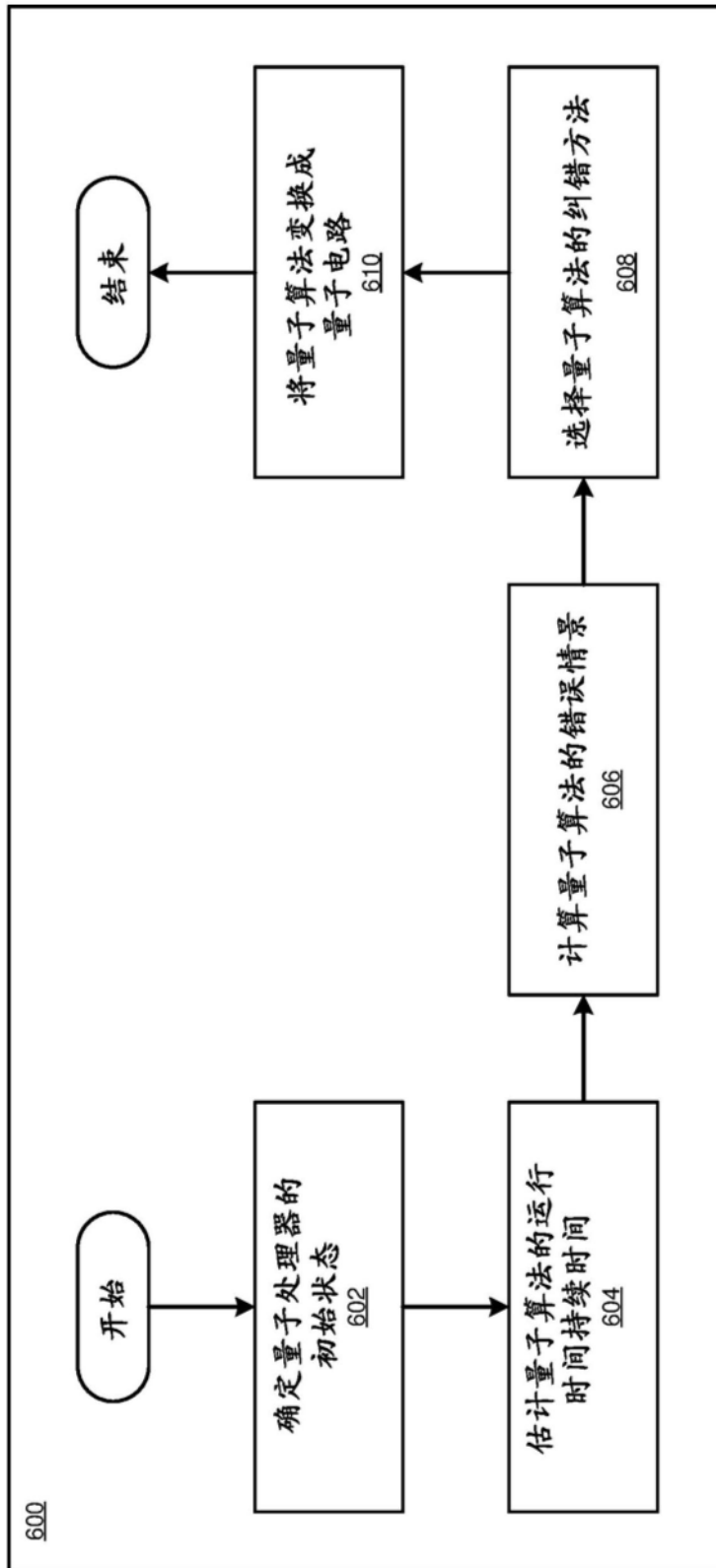


图6

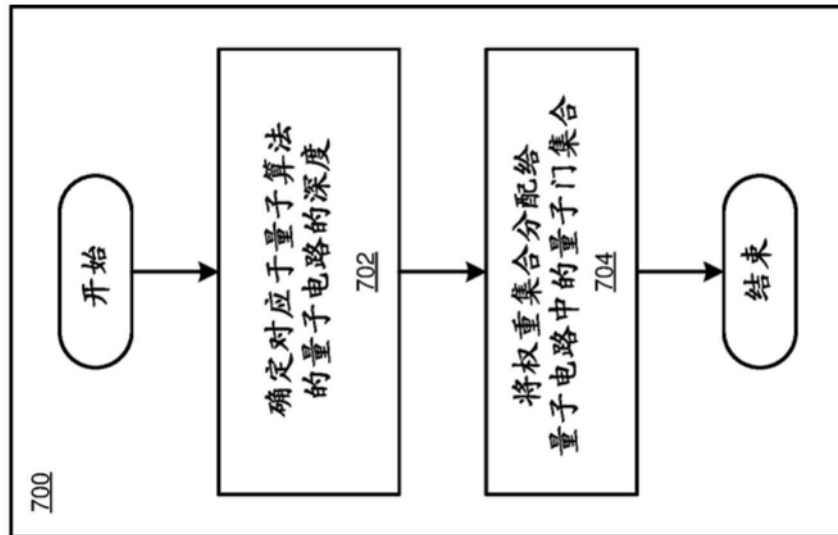


图7

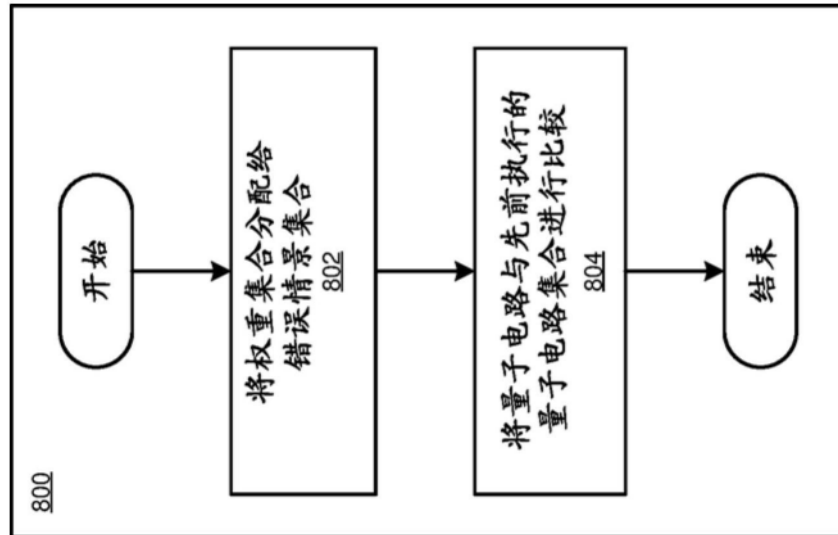


图8

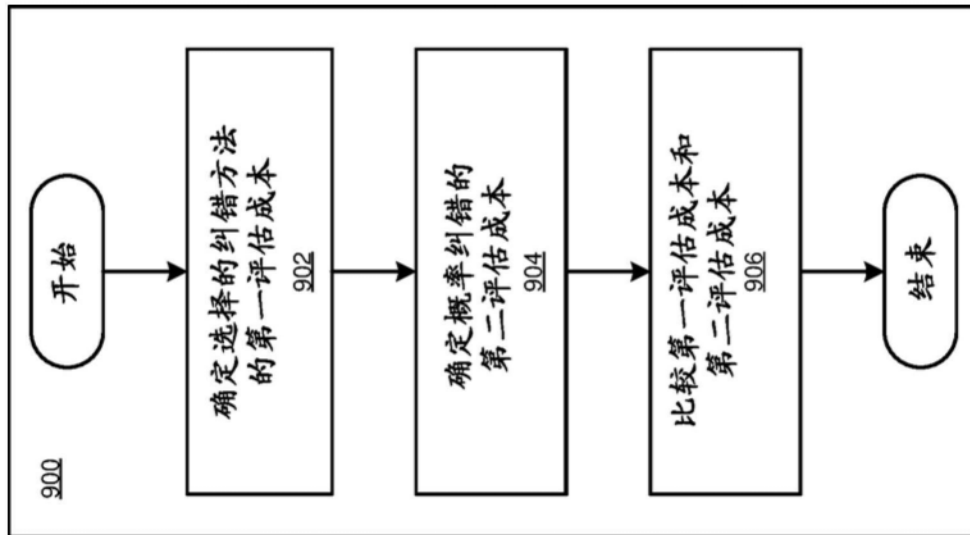


图9