

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成23年12月8日(2011.12.8)

【公開番号】特開2009-145875(P2009-145875A)

【公開日】平成21年7月2日(2009.7.2)

【年通号数】公開・登録公報2009-026

【出願番号】特願2008-288806(P2008-288806)

【国際特許分類】

G 09 G 3/36 (2006.01)

G 09 G 3/20 (2006.01)

G 02 F 1/133 (2006.01)

H 04 N 5/66 (2006.01)

【F I】

G 09 G 3/36

G 09 G 3/20 6 3 1 B

G 09 G 3/20 6 3 1 D

G 09 G 3/20 6 6 0 W

G 02 F 1/133 5 0 5

H 04 N 5/66 1 0 2 B

G 09 G 3/20 6 4 2 D

G 09 G 3/20 6 1 2 U

G 09 G 3/20 6 4 2 E

【手続補正書】

【提出日】平成23年10月25日(2011.10.25)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データより、前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを黒画像とする前記第2の画像データを生成するものであり、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項2】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データより、前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを白画像とする前記第2の画像データを生成するものであり、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項3】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データをフレーム単位で記憶するための第1の記憶回路部と、

前記第1の画像データより前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを黒画像とする前記第2の画像データを生成する中央演算装置と、

前記第2の画像データをフレーム単位で記憶するための第2の記憶回路部と、を有し、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項4】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データをフレーム単位で記憶するための第1の記憶回路部と、

前記第1の画像データより前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを白画像とする前記第2の画像データを生成する中央演算装置と、

前記第2の画像データをフレーム単位で記憶するための第2の記憶回路部と、を有し、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項5】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データをフレーム単位で記憶するための第1の記憶回路部と、

前記第1の画像データより前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを黒画像とする前記第2の画像データを生成する中央演算装置と、

前記第2の画像データをフレーム単位で記憶するための第2の記憶回路部と、

前記第1の記憶回路部への前記第1の画像データの書き込み及び前記第2の記憶回路部への前記第2の画像データの書き込みを制御するための書き込み制御回路と、

前記第1の記憶回路部からの前記第1の画像データ及び前記第2の記憶回路部からの前記第2の記憶データの読み出しを制御するための読み出し制御回路と、を有し、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項6】

複数の画素を有する表示パネルと、

入力される第1の画像データに基づいて第2の画像データを生成する演算装置と、を有し、

前記演算装置は、

前記第1の画像データをフレーム単位で記憶するための第1の記憶回路部と、

前記第1の画像データより前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、前記移動体領域のみを白画像とする前記第2の画像データを生成する中央演算装置と、

前記第2の画像データをフレーム単位で記憶するための第2の記憶回路部と、

前記第1の記憶回路部への前記第1の画像データの書き込み及び前記第2の記憶回路部への前記第2の画像データの書き込みを制御するための書き込み制御回路と、

前記第1の記憶回路部からの前記第1の画像データ及び前記第2の記憶回路部からの前記第2の記憶データの読み出しを制御するための読み出し制御回路と、を有し、

前記第1の画像データ及び前記第2の画像データを、各フレーム毎に交互に前記表示パネルへ出力を行うものであることを特徴とする液晶表示装置。

【請求項7】

請求項1乃至6のいずれか一に記載の液晶表示装置を具備する電子機器。

【請求項8】

複数の画素を有する表示パネルに動画像を表示するための液晶表示装置の画像表示方法であって、

演算装置に入力される第1の画像データにより、前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、

前記移動体領域のみを黒画像とする第2の画像データを生成し、

前記第1の画像データ及び前記第2の画像データは、各フレーム毎に交互に前記表示パネルでの表示を行うことを特徴とする液晶表示装置の画像表示方法。

【請求項9】

複数の画素を有する表示パネルに動画像を表示するための液晶表示装置の画像表示方法であって、

演算装置に入力される第1の画像データにより、前記表示パネルで表示される移動体領域及び背景領域の抽出を行い、

前記移動体領域のみを白画像とする第2の画像データを生成し、

前記第1の画像データ及び前記第2の画像データは、各フレーム毎に交互に前記表示パネルでの表示を行うことを特徴とする液晶表示装置の画像表示方法。

【請求項10】

請求項8または9において、前記表示パネルで各フレーム毎に交互に表示が行われる前記第1の画像データ及び前記第2の画像データのフレームレートは、前記第1の画像データのフレームレートより大きいことを特徴とする液晶表示装置の画像表示方法。