

ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ(12) **ЗАЯВКА НА ИЗОБРЕТЕНИЕ**

(21)(22) Заявка: 2022131201, 29.11.2022

Приоритет(ы):

(22) Дата подачи заявки: 29.11.2022

(43) Дата публикации заявки: 29.05.2024 Бюл. № 16

Адрес для переписки:

125368, Москва, а/я 84, А.А. Щитову

(71) Заявитель(и):

Журавлев Олег Николаевич (RU)

(72) Автор(ы):

Журавлев Олег Николаевич (RU)

(54) Способ реализации устройства для построения вычислений и обработки информации

(57) Формула изобретения

Способ реализации устройства для построения вычислений и обработки информации, содержащего набор проводников для ввода начального информационного сигнала, подключенных к средству обработки начального информационного сигнала, средство обработки начального информационного сигнала и набор проводников для вывода обработанного информационного сигнала, подключенных к средству обработки начального информационного сигнала, отличающийся тем, что в качестве средства обработки информационного сигнала используют систему с двумя основными состояниями, так называемый вероятностный бит, причем в основных состояниях система, используемая в качестве средства обработки информационного сигнала, находится в локальном равновесии, причем вероятность нахождения системы в любом состоянии определяется функцией распределения вероятности.