

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成17年11月10日(2005.11.10)

【公開番号】特開2005-266806(P2005-266806A)

【公開日】平成17年9月29日(2005.9.29)

【年通号数】公開・登録公報2005-038

【出願番号】特願2005-64611(P2005-64611)

【国際特許分類第7版】

G 0 9 G 3/30

G 0 9 G 3/20

H 0 1 L 29/786

H 0 5 B 33/14

【F I】

G 0 9 G 3/30 J

G 0 9 G 3/20 6 1 1 H

G 0 9 G 3/20 6 2 1 F

G 0 9 G 3/20 6 2 4 B

H 0 5 B 33/14 A

H 0 1 L 29/78 6 1 4

【手続補正書】

【提出日】平成17年9月13日(2005.9.13)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】画素回路、発光装置及び電子機器

【手続補正2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、
第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、
を有することを特徴とする画素回路。

【請求項2】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

を有すること

【請求項3】
ソース又はドレンの一方が電流供給線に電気的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレンの一方が前記第1
のトランジスタのソース又はドレンの他方に電気的に接続され、ソース又はドレンの
他方に電気的に接続された第2のトランジスタと、

他方が画素電極に電気的に接続された第2のトランジスタと、
ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第7のトランジスタと、

を有することを特徴とする画素回路。

【請求項4】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、
第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

ゲートが第5のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第7のトランジスタと、

を有することを特徴とする画素回路。

【請求項5】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、
第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続された第5のトランジスタと、

を有することを特徴とする画素回路。

【請求項6】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、
第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続された第5のトランジスタと、

を有することを特徴とする画素回路。

【請求項7】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項8】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続された第5のトランジスタと、

ゲートが第5のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項9】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はド

他方が画素電極に電気的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項12】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が画素電極に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項13】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と画素電極に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

を有することを特徴とする画素回路。

【請求項14】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項17】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と画素電極に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、

を有することを特徴とする画素回路。

【請求項18】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、

を有することを特徴とする画素回路。

【請求項19】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はド

レインの他方が前記第1のトランジスタのソース又はドレインの一方と画素電極に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項20】

第1のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と画素電極に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有することを特徴とする画素回路。

【請求項21】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項22】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、第1の電極及び第2の電極を有する発光素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項23】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、第1の電極及び第2の電極を有する発光素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第7のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項24】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、第1の電極及び第2の電極を有する発光素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの一方、及び前記容量素子の第2の電極に電気的に接続された第5のトランジスタと、

ゲートが前記第1のトランジスタのゲートに電気的に接続され、ソース又はドレインの一方が前記第5のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第3のトランジスタのソース又はドレインの他方、及び前記第1のトランジスタのゲートに電気的に接続された第6のトランジスタと、

ゲートが第5のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第7のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項25】

ソース又はドレインの一方が電流供給線に電気的に接続された第1のトランジスタと、第1の電極及び第2の電極を有する発光素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続

された第 5 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 6】

ソース又はドレインの一方が電流供給線に電気的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、

ゲートが第 1 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電気的に接続された第 2 のトラ
ンジスタと、

ゲートが第 2 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が前記第 1 のトランジスタのゲートに電気的に接続された第 3 のトランジスタと、

第 1 の電極が前記第 1 のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第 3 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量
素子の第 2 の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接
続された第 4 のトランジスタと、

ゲートが第 4 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又は
ドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続
された第 5 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 7】

ソース又はドレインの一方が電流供給線に電気的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、

ゲートが第 1 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電気的に接続された第 2 のトラ
ンジスタと、

ゲートが第 2 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が前記第 1 のトランジスタのゲートに電気的に接続された第 3 のトランジスタと、

第 1 の電極が前記第 1 のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが前記第 2 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記
容量素子の第 2 の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線
に接続された第 4 のトランジスタと、

ゲートが第 3 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又は
ドレインの一方に電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続
された第 5 のトランジスタと、

ゲートが第 4 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量
素子の第 2 の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気
的に接続された第 6 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 8】

ソース又はドレインの一方が電流供給線に電気的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、

ゲートが第 1 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電気的に接続された第 2 のトラ
ンジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのゲートに電気的に接続された第3のトランジスタと、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第4のトランジスタと、

ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方、及び前記第3のトランジスタのソース又はドレインの一方電気的に接続され、ソース又はドレインの他方が電源線に電気的に接続され、ゲートが第4のゲート信号線に電気的に接続された第5のトランジスタと、

ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続され、ゲートが第5のゲート信号線に電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項29】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第5のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項30】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソ

ース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第5のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項31】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項32】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの

他方が前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項33】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項34】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項35】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1

のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項36】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が電流供給線に電気的に接続された第5のトランジスタと、

ゲートが第4のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項37】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記

容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 8】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと

を有する画素が設けられていることを特徴とする発光装置

【 請求項 3 9 】

第1のトランジスタと

第 1 の電極及び第 2 の電極を有する発光素子と

第1の電極が前記第1のトランジスタのゲートに電気的に接続された容量素子と

ゲートが第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方と前記発光素子の第1の電極又は第2の電極の一方に電気的に接続された第2のトランジスタと

ゲートが前記第1のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電気的に接続された第2のトランジスタと、

ソース又はドレインの他方に電気的に接続された第3のトランジスタと、
ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第4のトランジスタのソース又はドレインの他方に電気的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第6のトランジス

タと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 4 0】

第 1 のトランジスタと、

第 1 の電極及び第 2 の電極を有する発光素子と、

第 1 の電極が前記第 1 のトランジスタのゲートに電気的に接続された容量素子と、

ゲートが第 1 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電気的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電気的に接続された第 2 のトランジスタと、

ゲートが第 2 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電気的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電気的に接続された第 3 のトランジスタと、

ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電気的に接続され、ソース又はドレインの一方が電流供給線に電気的に接続された第 4 のトランジスタと、

ゲートが第 3 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電気的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電気的に接続された第 5 のトランジスタと、

ゲートが第 4 のゲート信号線に電気的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電気的に接続され、ソース又はドレインの他方がソース信号線に電気的に接続された第 6 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 4 1】

請求項 5、請求項 6、請求項 9、請求項 10、請求項 13、請求項 14、請求項 17 又は請求項 18 のいずれか一項において、

前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、及び前記第 5 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 4 2】

請求項 1、請求項 2、請求項 7、請求項 8、請求項 11、請求項 12、請求項 15、請求項 16、請求項 19 又は請求項 20 のいずれか一項において、

前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、及び前記第 6 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 4 3】

請求項 3 又は請求項 4 において、

前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、前記第 6 のトランジスタ、及び前記第 7 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 4 4】

請求項 1 乃至請求項 20 のいずれか一項において、

第 1 の電極が前記容量素子の第 2 の電極に電気的に接続され、第 2 の電極が前記電流供給線に電気的に接続された第 2 の容量素子を有することを特徴とする画素回路。

【請求項 4 5】

請求項 3、請求項 4、請求項 7、請求項 8、請求項 11、請求項 12、請求項 15、請求項 16、請求項 19 又は請求項 20 のいずれか一項において、

前記ソース信号線にアナログ映像信号が入力されることを特徴とする画素回路。

【請求項 4 6】

請求項 3、請求項 4、請求項 7、請求項 8、請求項 11、請求項 12、請求項 15、請求項 16、請求項 19 又は請求項 20 のいずれか一項において、
前記ソース信号線にデジタル映像信号が入力されることを特徴とする画素回路。

【請求項 4 7】

請求項 25、請求項 26、請求項 29、請求項 30、請求項 33、請求項 34、請求項 37 又は請求項 38 のいずれか一項において、

前記第1のトランジスタ、前記第2のトランジスタ、前記第3のトランジスタ、前記第4のトランジスタ、及び前記第5のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 4 8】

請求項 21、請求項 22、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記第1のトランジスタ、前記第2のトランジスタ、前記第3のトランジスタ、前記第4のトランジスタ、前記第5のトランジスタ、及び前記第6のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 4 9】

請求項 23 又は請求項 24 において、

前記第1のトランジスタ、前記第2のトランジスタ、前記第3のトランジスタ、前記第4のトランジスタ、前記第5のトランジスタ、前記第6のトランジスタ、及び前記第7のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 5 0】

請求項 21 乃至 請求項 40 のいずれか一項において、

第1の電極が前記容量素子の第2の電極に電気的に接続され、第2の電極が前記電流供給線に電気的に接続された第2の容量素子を有することを特徴とする発光装置。

【請求項 5 1】

請求項 23、請求項 24、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記ソース信号線にアナログ映像信号が入力されることを特徴とする発光装置。

【請求項 5 2】

請求項 23、請求項 24、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記ソース信号線にデジタル映像信号が入力されることを特徴とする発光装置。

【請求項 5 3】

請求項 21 乃至 請求項 40 のいずれか一項において、

前記画素と同じ基板上に設けられたゲート信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 4】

請求項 23、請求項 24、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記画素と同じ基板上に設けられたソース信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 5】

請求項 23、請求項 24、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記画素と同じ基板上に設けられ、映像信号を前記ソース信号線に供給するためのスイッチを含むソース信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 6】

請求項 23、請求項 24、請求項 27、請求項 28、請求項 31、請求項 32、請求項 35、請求項 36、請求項 39 又は請求項 40 のいずれか一項において、

前記画素と同じ基板上に設けられたゲート信号線駆動回路とソース信号線駆動回路を有することを特徴とすることを特徴とする発光装置。

【請求項 5 7】

請求項 2 1 乃至 請求項 4 0 又は 請求項 4 7 乃至 請求項 5 6 のいずれか一項において、前記発光素子は、EL 素子であることを特徴とする発光装置。

【請求項 5 8】

請求項 1 乃至 請求項 2 0 又は 請求項 4 1 乃至 請求項 4 6 のいずれか一項に記載の前記画素回路を用いた電子機器。

【請求項 5 9】

請求項 2 1 乃至 請求項 4 0 又は 請求項 4 7 乃至 請求項 5 7 のいずれか一項に記載の前記発光装置を用いた電子機器。