

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 2 区分
 【発行日】平成 17 年 11 月 10 日 (2005.11.10)

【公開番号】特開 2005-266806 (P2005-266806A)
 【公開日】平成 17 年 9 月 29 日 (2005.9.29)
 【年通号数】公開・登録公報 2005-038
 【出願番号】特願 2005-64611 (P2005-64611)
 【国際特許分類第 7 版】

G 0 9 G 3/30
 G 0 9 G 3/20
 H 0 1 L 29/786
 H 0 5 B 33/14

【F I】

G 0 9 G 3/30 J
 G 0 9 G 3/20 6 1 1 H
 G 0 9 G 3/20 6 2 1 F
 G 0 9 G 3/20 6 2 4 B
 H 0 5 B 33/14 A
 H 0 1 L 29/78 6 1 4

【手続補正書】
 【提出日】平成 17 年 9 月 13 日 (2005.9.13)
 【手続補正 1】
 【補正対象書類名】明細書
 【補正対象項目名】発明の名称
 【補正方法】変更
 【補正の内容】
 【発明の名称】画素回路、発光装置及び電子機器
 【手続補正 2】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】
 【特許請求の範囲】
 【請求項 1】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが前記第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記
容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線
に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4
のトランジスタのソース又はドレインの一方、及び前記容量素子の第 2 の電極に電氣的に
接続された第 5 のトランジスタと、

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、

【請求項 5】

【請求項 6】

ソース又はドレインの一方が電流供給線に電氣的に接続された第1のトランジスタと、
ゲートが第1のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が画素電極に電氣的に接続された第2のトランジスタと、
ゲートが第2のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記第1のトランジスタのゲートに電氣的に接続された第3のトランジスタと、
第1の電極が前記第1のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第3のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量
素子の第2の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接
続された第4のトランジスタと、

【請求項 7】

【請求項 8】

【請求項 9】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はド

【請求項 10】

【請求項 1 1】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はド
レインの他方が前記第 1 のトランジスタのソース又はドレインの一方に電氣的に接続され
た第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記
容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトラ
ンジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレ
インの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの
一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソ
ース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に
電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 2
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの

他方が画素電極に電氣的に接続された第 5 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 1 2】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 2 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が画素電極に電氣的に接続された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 1 3】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 1 4】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、

【請求項 15】

【請求項 16】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はド
レインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的
に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量
素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジ
スタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレ
インの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの
一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソ

ース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 17】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 18】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 19】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はド

レインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 20】

第 1 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と画素電極に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有することを特徴とする画素回路。

【請求項 21】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが前記第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 2 の電極に電氣的に接続された第 5 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲートに電氣的に接続され、ソース又はドレインの一方が前記第 5 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 3 のトランジスタのソース又はドレインの他方、及び前記第 1 のトランジスタのゲートに電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 2】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 2 の電極に電氣的に接続された第 5 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲートに電氣的に接続され、ソース又はドレインの一方が前記第 5 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 3 のトランジスタのソース又はドレインの他方、及び前記第 1 のトランジスタのゲートに電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 3】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが前記第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 2 の電極に電氣的に接続された第 5 のトランジスタと、

ゲートが前記第 1 のトランジスタのゲートに電氣的に接続され、ソース又はドレインの一方が前記第 5 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 3 のトランジスタのソース又はドレインの他方、及び前記第 1 のトランジスタのゲートに電氣的に接続された第 6 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 7 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 4】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 2 の電極に電氣的に接続された第 5 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲートに電氣的に接続され、ソース又はドレインの一方が前記第 5 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 3 のトランジスタのソース又はドレインの他方、及び前記第 1 のトランジスタのゲートに電氣的に接続された第 6 のトランジスタと、
ゲートが第 5 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 7 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 2 5】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが前記第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又はドレインの一方に電氣的に接続され、ソース又はドレインの他方が電源線に電氣的に接続

された第 5 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 26】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトラ
ンジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量
素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接
続された第 4 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又は
ドレインの一方に電氣的に接続され、ソース又はドレインの他方が電源線に電氣的に接続
された第 5 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 27】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトラ
ンジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが前記第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記
容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線
に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又は
ドレインの一方に電氣的に接続され、ソース又はドレインの他方が電源線に電氣的に接続
された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量
素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣
的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 28】

ソース又はドレインの一方が電流供給線に電氣的に接続された第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1
のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの
他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトラ
ンジスタと、

ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのゲートに電氣的に接続された第 3 のトランジスタと、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記電流供給線に接続された第 4 のトランジスタと、
ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方、及び前記第 3 のトランジスタのソース又はドレインの一方に電氣的に接続され、ソース又はドレインの他方が電源線に電氣的に接続され、ゲートが第 4 のゲート信号線に電氣的に接続された第 5 のトランジスタと、
ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続され、ゲートが第 5 のゲート信号線に電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 29】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 2 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 5 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 30】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソ

ース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電氣的に接続された第5のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項31】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが第1のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電氣的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電氣的に接続された第2のトランジスタと、

ゲートが前記第1のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電氣的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電氣的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電氣的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第4のトランジスタと、

ゲートが第2のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記発光素子の第1の電極又は第2の電極の一方に電氣的に接続された第5のトランジスタと、

ゲートが第3のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第3のトランジスタのソース又はドレインの一方と前記容量素子の第2の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第6のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項32】

第1のトランジスタと、

第1の電極及び第2の電極を有する発光素子と、

第1の電極が前記第1のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが第1のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第1のトランジスタのゲートと前記容量素子の第1の電極に電氣的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの一方に電氣的に接続された第2のトランジスタと、

ゲートが第2のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第2の電極に電氣的に接続され、ソース又はドレインの他方が前記第1のトランジスタのソース又はドレインの他方に電氣的に接続された第3のトランジスタと、

ゲートが前記第1のトランジスタのゲート、前記第2のトランジスタのソース又はドレインの一方、及び前記容量素子の第1の電極に電氣的に接続され、ソース又はドレインの一方が前記第1のトランジスタのソース又はドレインの他方と前記第3のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第4のトランジスタと、

ゲートが第3のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第2のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの

他方が前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 5 のトランジスタと、

ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 3】

第 1 のトランジスタと、

第 1 の電極及び第 2 の電極を有する発光素子と、

第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、

ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、

ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、

ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 4】

第 1 のトランジスタと、

第 1 の電極及び第 2 の電極を有する発光素子と、

第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、

ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、

ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、

ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、

を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 5】

第 1 のトランジスタと、

第 1 の電極及び第 2 の電極を有する発光素子と、

第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、

ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1

のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 6】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が電流供給線に電氣的に接続された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 3 7】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記

容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、を有する画素が設けられていることを特徴とする発光装置。

【請求項 38】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 39】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが前記第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、

タと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 40】

第 1 のトランジスタと、
第 1 の電極及び第 2 の電極を有する発光素子と、
第 1 の電極が前記第 1 のトランジスタのゲートに電氣的に接続された容量素子と、
ゲートが第 1 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのゲートと前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの一方と前記発光素子の第 1 の電極又は第 2 の電極の一方に電氣的に接続された第 2 のトランジスタと、
ゲートが第 2 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方が前記第 1 のトランジスタのソース又はドレインの他方に電氣的に接続された第 3 のトランジスタと、
ゲートが前記第 1 のトランジスタのゲート、前記第 2 のトランジスタのソース又はドレインの一方、及び前記容量素子の第 1 の電極に電氣的に接続され、ソース又はドレインの一方が電流供給線に電氣的に接続された第 4 のトランジスタと、
ゲートが第 3 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 1 のトランジスタのソース又はドレインの他方と前記第 3 のトランジスタのソース又はドレインの他方に電氣的に接続され、ソース又はドレインの他方が前記第 4 のトランジスタのソース又はドレインの他方に電氣的に接続された第 5 のトランジスタと、
ゲートが第 4 のゲート信号線に電氣的に接続され、ソース又はドレインの一方が前記第 3 のトランジスタのソース又はドレインの一方と前記容量素子の第 2 の電極に電氣的に接続され、ソース又はドレインの他方がソース信号線に電氣的に接続された第 6 のトランジスタと、
を有する画素が設けられていることを特徴とする発光装置。

【請求項 41】

請求項 5、請求項 6、請求項 9、請求項 10、請求項 13、請求項 14、請求項 17 又は請求項 18 のいずれか一項において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、及び前記第 5 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 42】

請求項 1、請求項 2、請求項 7、請求項 8、請求項 11、請求項 12、請求項 15、請求項 16、請求項 19 又は請求項 20 のいずれか一項において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、及び前記第 6 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 43】

請求項 3 又は請求項 4 において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、前記第 6 のトランジスタ、及び前記第 7 のトランジスタは、薄膜トランジスタであることを特徴とする画素回路。

【請求項 44】

請求項 1 乃至請求項 20 のいずれか一項において、
第 1 の電極が前記容量素子の第 2 の電極に電氣的に接続され、第 2 の電極が前記電流供給線に電氣的に接続された第 2 の容量素子を有することを特徴とする画素回路。

【請求項 45】

請求項 3、請求項 4、請求項 7、請求項 8、請求項 11、請求項 12、請求項 15、請求項 16、請求項 19 又は請求項 20 のいずれか一項において、
前記ソース信号線にアナログ映像信号が入力されることを特徴とする画素回路。

【請求項 4 6】

請求項 3、請求項 4、請求項 7、請求項 8、請求項 1 1、請求項 1 2、請求項 1 5、請求項 1 6、請求項 1 9 又は請求項 2 0 のいずれか一項において、
前記ソース信号線にデジタル映像信号が入力されることを特徴とする画素回路。

【請求項 4 7】

請求項 2 5、請求項 2 6、請求項 2 9、請求項 3 0、請求項 3 3、請求項 3 4、請求項 3 7 又は請求項 3 8 のいずれか一項において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、及び前記第 5 のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 4 8】

請求項 2 1、請求項 2 2、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、及び前記第 6 のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 4 9】

請求項 2 3 又は請求項 2 4 において、
前記第 1 のトランジスタ、前記第 2 のトランジスタ、前記第 3 のトランジスタ、前記第 4 のトランジスタ、前記第 5 のトランジスタ、前記第 6 のトランジスタ、及び前記第 7 のトランジスタは、薄膜トランジスタであることを特徴とする発光装置。

【請求項 5 0】

請求項 2 1 乃至請求項 4 0 のいずれか一項において、
第 1 の電極が前記容量素子の第 2 の電極に電氣的に接続され、第 2 の電極が前記電流供給線に電氣的に接続された第 2 の容量素子を有することを特徴とする発光装置。

【請求項 5 1】

請求項 2 3、請求項 2 4、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、
前記ソース信号線にアナログ映像信号が入力されることを特徴とする発光装置。

【請求項 5 2】

請求項 2 3、請求項 2 4、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、
前記ソース信号線にデジタル映像信号が入力されることを特徴とする発光装置。

【請求項 5 3】

請求項 2 1 乃至請求項 4 0 のいずれか一項において、
前記画素と同じ基板上に設けられたゲート信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 4】

請求項 2 3、請求項 2 4、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、
前記画素と同じ基板上に設けられたソース信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 5】

請求項 2 3、請求項 2 4、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、
前記画素と同じ基板上に設けられ、映像信号を前記ソース信号線に供給するためのスイッチを含むソース信号線駆動回路を有することを特徴とする発光装置。

【請求項 5 6】

請求項 2 3、請求項 2 4、請求項 2 7、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 5、請求項 3 6、請求項 3 9 又は請求項 4 0 のいずれか一項において、

前記画素と同じ基板上に設けられたゲート信号線駆動回路とソース信号線駆動回路を有することを特徴とすることを特徴とする発光装置。

【請求項 57】

請求項 21 乃至請求項 40 又は請求項 47 乃至請求項 56 のいずれか一項において、前記発光素子は、EL 素子であることを特徴とする発光装置。

【請求項 58】

請求項 1 乃至請求項 20 又は請求項 41 乃至請求項 46 のいずれか一項に記載の前記画素回路を用いた電子機器。

【請求項 59】

請求項 21 乃至請求項 40 又は請求項 47 乃至請求項 57 のいずれか一項に記載の前記発光装置を用いた電子機器。