

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2014-206830

(P2014-206830A)

(43) 公開日 平成26年10月30日(2014. 10. 30)

(51) Int.Cl. F 1 テーマコード (参考)  
**G 0 5 B 19/05 (2006.01)** G 0 5 B 19/05 A 5 H 2 2 O

審査請求 未請求 請求項の数 9 O L (全 21 頁)

|           |                            |          |                                                  |
|-----------|----------------------------|----------|--------------------------------------------------|
| (21) 出願番号 | 特願2013-83323 (P2013-83323) | (71) 出願人 | 000005234                                        |
| (22) 出願日  | 平成25年4月11日 (2013. 4. 11)   |          | 富士電機株式会社                                         |
|           |                            | (74) 代理人 | 100074099                                        |
|           |                            |          | 弁理士 大菅 義之                                        |
|           |                            | (72) 発明者 | 丸山 吉晴                                            |
|           |                            |          | 神奈川県川崎市川崎区田辺新田1番1号                               |
|           |                            |          | 富士電機株式会社内                                        |
|           |                            | Fターム(参考) | 5H220 BB07 CC06 CX02 HH08 JJ12<br>JJ24 JJ26 JJ34 |

(54) 【発明の名称】 プログラマブルコントローラの支援装置、そのプログラム、プログラマブルコントローラシステム

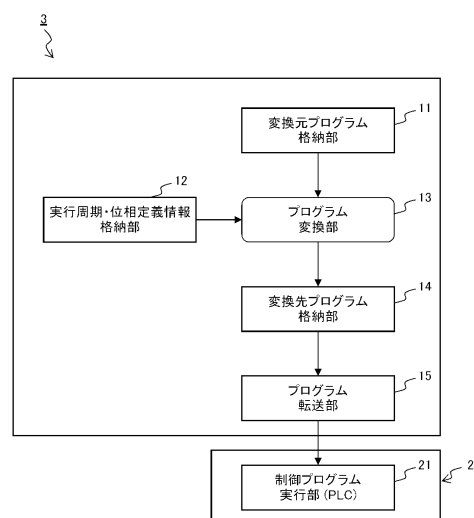
## (57) 【要約】

【課題】 位相制御機能を持たないP L Cであっても定周期プログラムの定周期性を守ることが出来る。

【解決手段】 “実行周期・位相定義情報格納部” 1 2 には、変換元プログラム格納部 1 1 に格納される複数の“変換元となる定周期プログラム”に係わる実行周期と位相の情報が格納されている。これに基づいて、プログラム変換部 1 3 は、“変換元となる定周期プログラム”から、上記実行周期と位相の情報を反映させた「変換後の定周期プログラム」を生成して、これを位相制御機能を持たないP L C 2 にダウンロードさせる。

【選択図】 図 2

本例の支援装置の機能ブロック図



## 【特許請求の範囲】

## 【請求項 1】

複数の定周期プログラムを記憶する定周期プログラム記憶手段と、

予め任意に設定された前記各定周期プログラム毎の実行周期と位相を記憶する実行周期

・位相記憶手段と、

前記複数の定周期プログラムの前記実行周期及び位相の最大公約数を算出し、前記各定周期プログラム毎に、その前記実行周期と位相と、前記最大公約数とに基づいて、“変換後の定周期プログラム”を生成する“変換後の定周期プログラム”生成手段と、

該各“変換後の定周期プログラム”を、位相制御機能を持たないプログラマブルコントローラに転送して記憶させる転送手段と、

前記プログラマブルコントローラにおける前記各“変換後の定周期プログラム”の実行周期を、前記最大公約数の時間とする実行周期設定手段と、

を有することを特徴とするプログラマブルコントローラの支援装置。

## 【請求項 2】

前記“変換後の定周期プログラム”は、前記定周期プログラムに対して、その前記実行周期と位相と前記最大公約数とに基づいて得られる定義値を用いた所定の条件を満たす場合に該定周期プログラムが実行される処理が、追加されることで生成されるものであることを特徴とする請求項 1 記載のプログラマブルコントローラの支援装置。

## 【請求項 3】

前記実行周期と位相と最大公約数とに基づいて得られる定義値は、前記実行周期を前記最大公約数で除算することで得られる周期定義値と、前記位相を前記最大公約数で除算することで得られる位相定義値とであることを特徴とする請求項 2 記載のプログラマブルコントローラの支援装置。

## 【請求項 4】

前記“変換後の定周期プログラム”には、該“変換後の定周期プログラム”の実行回数をカウントする処理が含まれると共に、該実行回数カウント値が前記周期定義値に達する毎に該実行回数カウント値を初期化する処理が含まれることを特徴とする請求項 3 記載のプログラマブルコントローラの支援装置。

## 【請求項 5】

前記“変換後の定周期プログラム”には、前記実行回数カウント値が初期化された後に該実行回数カウント値が前記位相定義値となったときに、前記定周期プログラムを実行させる処理が含まれることを特徴とする請求項 4 記載のプログラマブルコントローラの支援装置。

## 【請求項 6】

前記定周期プログラム記憶手段に記憶される複数の定周期プログラムは、位相制御機能を持つプログラマブルコントローラ用に作成されていた定周期プログラムであることを特徴とする請求項 1～5 の何れかに記載のプログラマブルコントローラの支援装置。

## 【請求項 7】

プログラマブルコントローラの支援装置のコンピュータを、

全ての定周期プログラムの実行周期及び位相の最大公約数を算出し、前記各定周期プログラム毎に、その前記実行周期と位相と、前記最大公約数とに基づいて、“変換後の定周期プログラム”を生成する“変換後の定周期プログラム”生成手段と、

該各“変換後の定周期プログラム”を、位相制御機能を持たないプログラマブルコントローラに転送して記憶させる転送手段と、

前記プログラマブルコントローラにおける前記各“変換後の定周期プログラム”の実行周期を、前記最大公約数の時間とする実行周期設定手段、

として機能させる為のプログラム。

## 【請求項 8】

位相制御機能を持たないプログラマブルコントローラと、プログラマブルコントローラの支援装置とを有するプログラマブルコントローラシステムであって、

前記プログラマブルコントローラの支援装置は、

複数の定周期プログラムを記憶する定周期プログラム記憶手段と、

予め任意に設定された前記各定周期プログラム毎の実行周期と位相を記憶する実行周期・位相記憶手段と、

全ての前記定周期プログラムの前記実行周期及び位相の最大公約数を算出し、前記各定周期プログラム毎に、その前記実行周期と位相と、前記最大公約数とに基づいて、“変換後の定周期プログラム”を生成する“変換後の定周期プログラム”生成手段と、

該各“変換後の定周期プログラム”を、前記位相制御機能を持たないプログラマブルコントローラに転送して記憶させる転送手段と、

前記プログラマブルコントローラにおける前記各“変換後の定周期プログラム”の実行周期を、前記最大公約数の時間とする実行周期設定手段と、

を有することを特徴とするプログラマブルコントローラシステム。

#### 【請求項 9】

前記位相制御機能を持たないプログラマブルコントローラは、

前記記憶された全ての前記“変換後の定周期プログラム”を、前記最大公約数の時間とされた前記実行周期で実行する制御プログラム実行手段を有し、

該実行される各“変換後の定周期プログラム”のなかでそのときに所定の条件を満たす“変換後の定周期プログラム”に含まれる定周期プログラムが実行されることを特徴とする請求項 8 記載のプログラマブルコントローラシステム。

#### 【発明の詳細な説明】

#### 【技術分野】

#### 【0001】

本発明は、プログラマブルコントローラ（PLC：Programmable Logic Controller）のプログラム実行制御に関する。

#### 【背景技術】

#### 【0002】

プログラマブルコントローラ（PLC：Programmable Logic Controller）において実行されるプログラムには、アプリケーションプログラムを繰り返し実行するサイクリックプログラムと、予め決められた周期でアプリケーションプログラムを実行する定周期プログラムがある。サイクリックプログラムは特に周期性を必要としない処理に使用され、定周期プログラムは微分や積分などの一定周期で実行しなければならない演算を含む処理で使用される。特に計測制御（プロセス制御）で使用される P I D 演算では微分/積分処理が含まれる為、必ず定周期プログラムで実行される。

#### 【0003】

計測制御においては制御対象のプロセスの反応が遅いため、頻繁に演算を行う必要はなく、定周期ではあるが毎周期（タイマ割込周期毎など）の実行ではなく、間欠的に実行すればよい場合がある。つまり、定周期プログラムにおいて、その実行サイクルを、毎周期（例えば定周期タイマ割込処理が発生する毎；タイマ周期毎とも言える；タイマ周期は例えば 0.1 s 毎）ではなく、タイマ周期の 2 回に 1 回実行や、タイマ周期の 5 回に 1 回実行などと実行回数を間引くことで、1 台のコントローラで多くの制御を行うことを可能にしている場合がある。

#### 【0004】

プログラムを間欠的に実行する方式として、例えば特許文献 1 に開示されている従来技術が知られている。

但し、上記のように定周期プログラムを間欠的に実行する場合であっても、複数の定周期プログラムの実行サイクルが同一である場合等、実行タイミングが重なると実行時に演算負荷が増大することにより定周期性を守れなくなるなどの問題が発生することがある。

#### 【0005】

例えば、複数の定周期プログラムの実行タイミングが重なった場合に、図 10（a）に

10

20

30

40

50

示すように予め決められた順番で順次実行することで（図示に例ではプログラム A とプログラム B の実行タイミングが重なった場合、常に、まず A を実行して続いて B を実行する）、定周期性が守られる手法がある（図示の例では、プログラム B は、常に、実行サイクルからプログラム A の処理時間分遅れたタイミングで実行されるので、実質的に定周期性が守られることになる）。しかしながら、この手法では、プログラム A の実行時間が変動すると、その直後に実行するプログラム B の実行タイミングがずれるので、プログラム B に関しては定周期性を守ることが出来なくなる。

#### 【0006】

但し、実行タイミングが重なる定周期プログラムの数が、図示のように 2 つの場合には、この問題はそれほど大きな問題とはならないかもしれない。しかしながら、実行タイミ  
10  
ングが重なる定周期プログラムの数が 3 つや 4 つとなった場合、最後に実行される定周期プログラムの実行タイミングが、大きくズレるという問題が生じる可能性がある。

#### 【0007】

この問題に対処するため、例えば図 10（b）に示すように、定周期プログラム毎に異なる位相を設定しておくことで、実行サイクルが同じであっても実行タイミングがズレる  
ようにする手法が知られている、これによって、図示の例の場合、たとえプログラム A の  
実行時間が変動した場合でも、プログラム B の定周期性を守ることができる。

#### 【0008】

その為に、従来では、例えば図 11（a）に示すように、予め各定周期プログラム毎に  
20  
周期と位相を設定しておくことで（実行周期が同じ定周期プログラム同士は、位相が同じ  
にならないように設定する）、図 11（b）に示すように、プログラム A とプログラム B  
とは、実行周期が同じであっても実行タイミングがズレる。

#### 【0009】

従来では、例えば図 11（a）に示すような周期と位相が設定されていれば、P L C の  
O S の処理機能によって、各定周期プログラムの実行タイミングを図 11（b）に示す  
ようにすることができる。

#### 【0010】

このような P L C の O S の処理例を、図 12 に示す。尚、これは、P L C の O S が有する  
“ 定周期プログラムの間欠実行機能 ” の処理フローチャートということもできる。

図 12 の処理は、定周期（ここでは仮に 100ms とする）のタイマ割込みによって起動  
30  
される。つまり、図 12 の処理は、タイマ割込み周期毎（本例では 100（ms）毎）に実  
行される。しかし、図 12 の処理によって、上記のように実質的にタイマ割込み周期の整  
数倍の周期で、すなわちタイマ割込みの 2 回に 1 回（つまり、実質的に 200（ms）周期  
で）や 5 回に 1 回（つまり、実質的に 500（ms）周期で）の割合で、プログラム実行さ  
れることになる。

#### 【0011】

また、図 12 の処理実行の為に、P L C の不図示のメモリには、図 13 に示すタスクテ  
ーブル 100 が格納されている。

図 13 に示す例のタスクテーブル 100 は、タスク 101、実行周期 102、位相 10  
40  
3、時間 104 の各データ項目より成る。

#### 【0012】

タスク 101 は、各プログラム（タスク）の名称や識別用 I D 等である。ここでは、仮  
に、プログラム A、B、C の 3 つのプログラム（タスク）が登録されているものとする。

実行周期 102 と位相 103 は、各プログラム（A、B、C）の実行周期と位相である  
。尚、ここでは、実行周期毎の任意のタイミング（例えば 800ms 毎のタイミング）を、  
実行周期タイミングと呼ぶものとする。任意の実行周期タイミングから例えば 800（m  
s）経過した時点が、次の実行周期タイミングとなる。基本的には（プログラム C の場合  
には）実行周期タイミングがプログラム（タスク）実行のタイミングとなるが、本例では  
プログラム A、B については位相によって実行タイミングをズラしている。

#### 【0013】

10

20

30

40

50

つまり、各プログラムは、実行周期 102 毎（例えば 800ms 毎）に実行されるが、実行周期タイミングから位相 103 経過したタイミングで実行される。尚、タスク 101 と実行周期 102 と位相 103 に係わる図示のデータ例は、図 11 に示す例に対応している。つまり、例えばプログラム B は、図 11（b）に示すタイミングで実行されることになる。

#### 【0014】

尚、各実行周期 102 は、基本的に、タイマ割込み周期の整数倍となるように設定される。

時間 104 には、そのプログラムの直近の実行周期タイミングからの経過時間が格納される。よって、時間 104 は、随時更新されると共に、そのプログラムの実行周期タイミングとなる毎に '0' リセットされる。

10

#### 【0015】

尚、本説明における「実行周期」は、所謂「制御周期」（PID 等の制御演算周期）と同義と見做しても構わないが、この例に限らない。

図 12 に処理では、まず、タスクテーブル 100 の全てのプログラム（全てのレコード）の時間 104 を更新する（例えば、タイマ割込み周期分を加算する；本例では +100（ms）インクリメントする）（ステップ S51）。

#### 【0016】

そして、タスクテーブル 100 の各プログラム（各レコード）を順次処理対象として、処理対象プログラムについてステップ S52～S56 の処理を実行することを繰り返す（ループ処理）。そして、全てのプログラムについて処理実行したら（ステップ S56, YES）本処理を終了する。

20

#### 【0017】

上記ループ処理では、まず、処理対象プログラムの実行周期 102 と時間 104 とを比較して、両者が一致するか否かを判定する（ステップ S52）。両者が一致する場合には（ステップ S52, YES）、それは現時点が処理対象プログラムの実行周期タイミングであることを意味し、時間 104 を '0' リセットする（ステップ S53）。

#### 【0018】

続いて、上記ステップ S52 の判定結果に係わらず、処理対象プログラムの位相 103 と時間 104 とを比較して、両者が一致するか否かを判定する（ステップ S54）。両者が一致する場合には（ステップ S54, YES）、処理対象プログラムの実行タイミングであるとは見做して、当該プログラムを実行させる（ステップ S55）。尚、本例では、任意のプログラムを実行させる際にはこのプログラムの識別情報等を所定のキューに格納するものとする。勿論、PLC の OS には、所定のキューからデータを取り出してプログラム実行する機能が、別途、備わっているが、これについては特に説明しない。

30

#### 【0019】

尚、図 13 には、タスクテーブル 100 の図上右側に、時間 104 の更新例とプログラム実行タイミングを示している。尚、星印（☆）で示す時点が、各プログラムの実行タイミングであり、上記ステップ S55 の処理が行われていることになる。例えば、プログラム C を例にすると、実行周期 102 が 200（ms）であることから、時間 104 が 200（ms）となる毎に時間 104 が '0' にリセットされると共に、当該時間 104（=0）と位相（=0ms）とが一致することから、ステップ S55 の処理が実行されることになる。他のプログラムについても略同様である。

40

#### 【0020】

また、上記の通り、図 13 に示すデータ例に基づいて図 12 の処理を実行すると、各プログラムの実行タイミングは図 11（b）に示すようになるが、図示のように 2 つのプログラム（プログラム C と他のプログラム）の実行タイミングが重なる場合があるが、同時に実行されるわけではない。すなわち、各プログラム A, B, C は、例えば図 14 に示すタイミングで実行される。

#### 【0021】

50

尚、ここでは、予め各プログラムに優先順位（タスクレベル）が割り当てられており、複数のプログラムの実行タイミングが重なった場合、タスクレベルが高いものから順に実行されるものとする。尚、図 1 4 に示す例では、タスクレベルは「 $A > B > C$ 」であるものとする。

#### 【0022】

よって、図 1 4 に示すように、例えばプログラム A とプログラム C の実行タイミングが重なった場合、まずプログラム A が実行されて処理終了したら直ちにプログラム C が実行される。この場合、上記のように、プログラム A の実行時間の変動するとプログラム C の実行開始が変動するので、プログラム C の定周期性に多少影響するが、それだけでは問題とはならない。しかし、プログラム A, B, C の実行タイミングが重なった場合、プログラム A, B の実行時間の変動することで、プログラム C の定周期性に大きく影響する可能性がある。それ故、従来では上記のように位相を用いることで、実行タイミングをズラして、実行タイミングが重なるプログラム数を減少させている。

#### 【先行技術文献】

#### 【特許文献】

#### 【0023】

【特許文献 1】特開平 0 7 - 2 0 0 0 1 2 号公報

#### 【発明の概要】

#### 【発明が解決しようとする課題】

#### 【0024】

ここで、従来より、例えば計測制御で用いられるプログラマブルコントローラでは、その OS に上記図 1 2 の処理機能が実装されている。計測制御では、上記実行周期と位相により、制御処理の時間的な均一化を図っている。

#### 【0025】

一方、機械制御などのシーケンス制御では、特に定周期性は必要なく、入力に応じて逐次演算を実行して出力を行っていけばよく、その繰り返しを高速に行うことが求められており、従来はサイクリックプログラム実行が中心であった。

#### 【0026】

しかし、機械制御でも定期的な実行が求められる処理があり、それは定周期プログラムで実行されている。しかし、機械制御分野では制御対象の応答が高速であるため、プログラムの間欠実行は求められていないことが多く、PLC にこのような間欠実行機能が実装されていないことがある。例えば、PLC のプログラム言語の国際標準である IEC61131-3 においては、このような間欠実行機能は定義されていない（定周期プログラムは定義されている）。つまり、IEC61131-3 標準に対応した PLC の場合、上記間欠実行機能は実装されていない。

#### 【0027】

尚、ここでいう“間欠実行機能”とは、例えば図 1 2 の処理で実現させるような機能であり、周期設定だけでなく、例えば位相設定等によって実行タイミングをズラす機能である。尚、その意味で、“間欠実行機能”は、“位相制御機能”と言ってもよいし、あるいは“位相制御機能”を含むものと見做してもよい。

#### 【0028】

従って、周期設定だけによって単にタイマ割込周期の数倍（2 回に 1 回など）をプログラム実行周期とする機能だけでは、その PLC は“間欠実行機能”（“位相制御機能”）は有していないものと見做すものとする。但し、上記位相を用いるのは一例であり、この例に限らない。すなわち、“間欠実行機能”とは、そのプログラムの実行タイミングを実行周期タイミングからズラすようにして決定する機能であると言える。

#### 【0029】

この為、定周期プログラムの間欠実行機能により制御を行っていた PLC のプログラムを、間欠実行機能を持たない PLC（上記 IEC61131-3 標準に対応した PLC 等）で実行させたい要望があっても、この要望は容易には実現できなかった（少なくとも単にプログラ

10

20

30

40

50

ムを移植するだけでは実現できなかった)。

【0030】

尚、IEC61131-3標準に対応したP L Cでは間欠実行機能を実現できない理由は、そのO Sの機能が位相に対応していない為である(周期には対応している)。

本発明の課題は、位相制御機能を持たないP L C(例えばIEC61131-3標準に対応したP L C)であっても定周期プログラムの定周期性を守ることが出来るプログラマブルコントローラの支援装置等を提供することである。

【課題を解決するための手段】

【0031】

本発明のプログラマブルコントローラの支援装置は、複数の定周期プログラムを記憶する定周期プログラム記憶手段と、予め任意に設定された前記各定周期プログラム毎の実行周期と位相を記憶する実行周期・位相記憶手段と、全ての前記定周期プログラムの前記実行周期及び位相の最大公約数を算出し、前記各定周期プログラム毎に、その前記実行周期と位相と、前記最大公約数とに基づいて、“変換後の定周期プログラム”を生成する“変換後の定周期プログラム”生成手段と、該各“変換後の定周期プログラム”を、位相制御機能を持たないP L Cに転送して記憶させる転送手段と、前記P L Cにおける前記各“変換後の定周期プログラム”の実行周期を、前記最大公約数の時間とする実行周期設定手段とを有する。

【発明の効果】

【0032】

本発明のプログラマブルコントローラの支援装置等によれば、位相制御機能を持たないP L C(例えばIEC61131-3標準に対応したP L C)であっても定周期プログラムの定周期性を守ることが出来る。

【図面の簡単な説明】

【0033】

【図1】プログラマブルコントローラシステムの概略構成図である。

【図2】本例の支援装置の機能ブロック図である。

【図3】「変換後の定周期プログラム」の雛形(フォーマット)の例である。

【図4】プログラム変換部の処理フローチャート図である。

【図5】(a)、(b)は、位相・周期定義表の具体例(その1)、(その2)である。

【図6】(b)、(c)は周期定義値、位相定義値の具体例(その1)、(その2)であり、(a)は「変換後の定周期プログラム」の具体例である。

【図7】P L CのO Sの処理フローチャート図である。

【図8】「補正後のタスクテーブル」の一例である。

【図9】(a)、(b)は、処理実行の有無等に係わる具体例である。

【図10】(a)、(b)は、実行周期が同じプログラムの実行処理例である。

【図11】(a)、(b)は、従来において位相を用いて実行タイミングをズラす例である。

【図12】従来のP L CのO Sの処理フローチャート図である。

【図13】従来のP L C側で保持するタスクテーブルの一例である。

【図14】従来のプログラム実行タイミング例である。

【発明を実施するための形態】

【0034】

以下、図面を参照して、本発明の実施の形態について説明する。

図1は、本例のプログラマブルコントローラ(P L C)やその支援装置等から成るプログラマブルコントローラシステムの概略システム構成図である。

【0035】

図示のP L Cシステム1は、P L C2と支援装置3とが通信線4等によって接続された構成である。

支援装置3は、P L C用のプログラム(特に上記定周期プログラム等)を開発者に任意

10

20

30

40

50

に作成させるように支援するプログラム作成支援機能を有する。また、P L C用のプログラムをP L C 2にダウンロードして記憶させるダウンロード機能を有する。尚、これらプログラム作成支援機能やダウンロード機能自体は、従来の支援装置と略同様であってよく、ここでは特に説明しない。

#### 【0036】

ここで、P L C 2は、上記“間欠実行機能（位相制御機能）を持たないP L C”（例えば上記IEC61131-3標準に対応したP L C等）である。また、後述する“変換元となる定周期プログラム”は、例えば間欠実行機能を有するP L C用に作成されていたプログラムである。従って、“変換元となる定周期プログラム”をそのままP L C 2にダウンロードして実行させても、位相をズラしつつ間欠実行することは行われないことになる（正常動作しないと見做してよい）。

10

#### 【0037】

尚、上述したように、ここでは、“間欠実行機能”とは、例えば上記図12の処理で実現させるような機能であり、周期設定だけでなく、例えば位相設定等によって実行タイミングをズラす機能である。尚、その意味で、“間欠実行機能”は、“位相制御機能”と言ってもよいし、あるいは“位相制御機能”を含むものと見做してもよい。

#### 【0038】

尚、本説明において、「変換」を「補完」に置き換えても構わない。後述するように、本手法では、“変換元となる定周期プログラム”に対して後述するステップS1，S2，S3，S5の処理を追加したり後述する実行周期52を補正することで（つまり、P L C 2で正常操作させる為に必要な処理やデータを補完することで）、後述する「変換後の定周期プログラム」を生成するものであるからである。

20

#### 【0039】

何れにしても、本手法における“定周期プログラムの「変換」（または「補完」）”とは、一例として後述する図6（a）のような「変換後の定周期プログラム」を生成することである（更に、実行周期52を補正することである）。つまり、例えば位相制御機能を持つP L C用に作成されていた複数の定周期プログラムを、位相制御機能を持たないP L C 2（例えばIEC61131-3標準に対応したP L C）で問題なく実行できる（定周期性を守ることが出来る）ようにする為に、“定周期プログラムの「変換」（または「補完」）”を行うものである。

30

#### 【0040】

尚、既に述べたように、“間欠実行機能”は、そのプログラムの実行タイミングを実行周期タイミングからズラすようにして決定する（実行タイミングが出来るだけ他のプログラムと重複しないようにする）機能（位相制御機能）も有する。従って、実行周期だけによって単にタイマ割込周期の整数倍の周期で実行させるだけでは、“間欠実行機能”（位相制御機能）は有していないものと見做すものとする。

#### 【0041】

本例の支援装置3は、更に、定周期プログラムの変換（補完）機能を有する。

これについて、図2を参照して説明する。

図2は、主に支援装置3の機能ブロック図である（但し、P L C 2の機能も一部示されている）。

40

#### 【0042】

図示の例では、支援装置3は、変換元プログラム格納部11、“実行周期・位相定義情報格納部”12、プログラム変換部13、変換先プログラム格納部14、プログラム転送部15等を有する。

#### 【0043】

変換元プログラム格納部11には、変換元となる任意の複数の定周期プログラムが格納される。これら“変換（補完）元となる定周期プログラム”は、例えば間欠実行機能を有するP L C用に作成されていたプログラムである。つまり、一例としては、上記従来技術の説明で用いた定周期プログラムA，B，Cであってよく、以下、具体例としてはこの例

50



を用いて説明するものとする。

【0044】

尚、上記複数の“変換元となる定周期プログラム”は、当該支援装置3において作成されたものであってもよいし、他の何らかの情報処理装置で作成されたもの（間欠実行機能を有するPLCで運用されていたものであっても構わない）が、何等の方法で当該支援装置3に格納されたものであってもよい。

【0045】

ここで、ダウンロード先のPLCが上記間欠実行機能を有する不図示のPLCである場合には、変換元プログラム格納部11に格納されている上記複数の“変換元となる定周期プログラム”を、そのまま、当該PLCにダウンロードすればよい（PLCのOSの機能によって、図11（b）等を示す例のように定周期プログラムが実行される）。尚、逐一述べないが、当該PLCは、当然、上記タスクテーブル100に相当する情報を保持している。

10

【0046】

一方、ダウンロード先が上記PLC2のような“間欠実行機能を持たないPLC”である場合には、上記複数の“変換元となる定周期プログラム”（A、B、C）を、そのまま、PLC2にダウンロードした場合、PLC2のOSは位相に応じて実行タイミングをズラすことは出来ないので、図11（b）等を示す例のような実行タイミングを実現できない。これは、PLC2が上記タスクテーブル100に相当する情報（各艇周期プログラム毎の周期と位相の設定情報等）を保持していても実現できない。位相の設定情報があっても、OSにはそれを活かす機能が無いからである。

20

【0047】

尚、PLC2のOSの処理例は、図7に示し、後に説明する。

この問題に対して、本手法では、主に“実行周期・位相定義情報格納部”12とプログラム変換部13を設けている。

【0048】

“実行周期・位相定義情報格納部”12には、上記複数の“変換元となる定周期プログラム”に係わる実行周期と位相の情報（後述する位相・周期定義表等）が格納されている。尚、この情報は上記タスクテーブル100に相当すると見做してもよい（但し、上記時間104は必要ない）。

30

【0049】

プログラム変換部13は、上記“実行周期・位相定義情報格納部”12の格納データ等に基づいて、上記複数の“変換元となる定周期プログラム”をそれぞれ変換して、これら各「変換（補完）後の定周期プログラム」を変換先プログラム格納装置14に格納する。この変換方法については後述する。

【0050】

プログラム転送部14は、上記変換先プログラム格納装置14に格納されたプログラム（変換後の定周期プログラム）を、上記通信線4等を介してPLC2にダウンロードして記憶させる。

【0051】

また、プログラム変換部13は、上記変換処理に伴って、PLC2側で保持させるタスクテーブル等の内容を補正する。これは特に実行周期を補正するものであり、詳しくは後述する。尚、PLC2側で保持されているタスクテーブルは、上記従来のタスクテーブル100と略同様であっても構わない（但し、位相の情報は無くても構わない。また補正を行う必要がある）。

40

【0052】

尚、この補正処理は、例えば上記タスクテーブルを既にPLC2側で保持している場合には、その実行周期に対して上記変換処理に応じた補正を行うことで、例えば後述するタスクテーブル50を生成する。一方、タスクテーブルがPLC2側に保持されていない場合には、例えば上記“実行周期・位相定義情報格納部”12の格納データにおける実行周

50

期に対して上記変換処理に応じた補正を行うこと等によって後述するタスクテーブル 50 を生成し、これを PLC 2 にダウンロードして記憶させる。

【0053】

尚、後述するタスクテーブル 50 は、「補正後のタスクテーブル」の一例ということもできる。

何れにしても、PLC 2 には、上記「変換後の定周期プログラム」と「補正後のタスクテーブル」等が記憶された状態になる。そして、PLC 2 が有する制御プログラム実行部 21 は、これら「変換後の定周期プログラム」と「補正後のタスクテーブル」を用いて定周期プログラム実行制御を行うことで、実質的に、定周期プログラムの間欠実行を実現できる。

10

【0054】

尚、プログラム変換部 13 の変換処理は、主に例えば後述する図 3 のフォーマットへと変換するものであるが、これだけに限らず、変換元／変換先のプログラム言語の組み合わせに応じた適切な変換処理が行われるものであっても構わない（但し、これについては特に説明しない）。

【0055】

尚、変換元プログラム格納部 11 と変換先プログラム格納部 14 には、そのプログラムを実行するプログラマブルコントローラ固有の方式によってプログラムが格納されている。

【0056】

尚、本説明における「実行周期」は、所謂「制御周期」（PID 等の制御演算周期）と同義と見做しても構わないが、この例に限らない。

以下、具体例等を用いながら更に詳しく説明する。

【0057】

まず、図 3 に、上記「変換後の定周期プログラム」の雛形（フォーマット）の例を示す。

20

例えば図 3 に示すような「変換後の定周期プログラム」の雛形が、予め作成されて支援装置 3 内の不図示の記憶装置（ハードディスク等）に記憶されている。そして、この雛形などに基づいて、各「変換後の定周期プログラム」が作成される。

【0058】

図 3 において、ステップ S4 の「制御処理」が、上記「変換元となる定周期プログラム」の処理に相当する。つまり、基本的には、プログラム変換部 13 が、「変換元となる定周期プログラム」に対して、図 3 のステップ S1, S2, S3, S5 の処理を付加することによって、上記「変換後の定周期プログラム」が生成されることになる。

30

【0059】

但し、プログラム変換部 13 は、ステップ S1 の周期定義値と、ステップ S3 の位相定義値について、各定周期プログラム毎に実行周期や位相等に応じた値を決定したうえで、ステップ S1, S2, S3, S5 の処理を付加する。例えば、上記定周期プログラム A に応じた周期定義値と位相定義値の具体値を決定したうえで、定周期プログラム A の処理をステップ S4 の処理としてステップ S1, S2, S3, S5 の処理を付加することで、「変換後の定周期プログラム A」が生成されることになる。他の定周期プログラム B, C についても同様にして、「変換後の定周期プログラム B」、「変換後の定周期プログラム C」が生成されることになる。

40

【0060】

ここで、図 3 に示す例では、上記ステップ S1 の処理は「実行カウンタ＝周期定義値？」の判定処理であり、ステップ S2 は「実行カウンタ 0 クリア」である。ステップ S1 の判定が YES の場合にステップ S2 の処理が実行される。ステップ S3 は「実行カウンタ＝位相定義値？」の判定処理であり、ステップ S3 の判定が YES の場合に上記「制御処理」（ステップ S4）が実行される。最後に、上記実行カウンタを＋1 インクリメントする処理（ステップ S5）が実行される。

50

## 【0061】

図4は、プログラム変換部13の処理フローチャートを示すものである。

図4の処理例では、まず、“実行周期・位相定義情報格納部”12に格納されている位相・周期定義表に基づいて、実行周期及び位相の最大公約数を求める（ステップS11）。これは、例えば、全ての定周期プログラム（A、B、C）の実行周期及び位相に基づいて、これらの最大公約数を求めるものである。

## 【0062】

そして、各「変換元となる定周期プログラム」を、順次、処理対象プログラムとして、各処理対象プログラム毎に、当該プログラムの実行周期、位相や上記最大公約数等に基づいて、上記周期定義値と位相定義値を決定する。そして、決定した周期定義値と位相定義値とを用いた上記S1、S3の処理を生成する（ステップS12）。 10

## 【0063】

ここで、周期定義値、位相定義値の算出式は、例えば下記の通りであるが、この例に限らない。

- ・周期定義値＝実行周期÷最大公約数
- ・位相定義値＝位相÷最大公約数

そして、処理対象プログラムの処理を上記ステップS4とし、当該ステップS4に対して上記ステップS1、S2、S3、S5の処理を図3のフォーマットに従って追加することで、処理対象プログラムを上記「変換後の定周期プログラム」に変換する（ステップS13）。 20

## 【0064】

尚、全ての定周期プログラムを処理対象プログラムとして上記変換処理を実施したならば（ステップS14、YES）、ループ処理を抜けてステップS15の処理を実行して本処理は終了する。ステップS15の処理については後述する。

## 【0065】

上記ステップS11、S12の処理について、図5に示す具体例を用いて説明する。

図5（a）、（b）には、上記位相・周期定義表の具体例（その1）、（その2）を示す。

## 【0066】

尚、位相・周期定義表30は、そのデータ構造に関しては、タスク31、実行周期32、位相33等を有するものであり、これらは上記従来のタスク101、実行周期102、位相103と略同様と見做してよい。 30

## 【0067】

そして、図5（a）に示す具体例（その1）は、上記従来のタスクテーブル100のデータ例と略同様のデータ内容となっている。すなわち、図示の例の位相・周期定義表30では、プログラムAは実行周期32が800（ms）で位相33が200（ms）、プログラムBは実行周期32が800（ms）で位相33が400（ms）、プログラムCは実行周期32が200（ms）で位相33が0（ms）となっている。

## 【0068】

この例の場合（0は除外するものとする）、ステップS11では800と400と200との最大公約数を求めることになるので、最大公約数＝200となる。 40

これより、上記周期定義値、位相定義値の算出式を用いた場合、各定周期プログラムA、B、Cそれぞれの周期定義値、位相定義値は、図6（b）に示すようになる。一例として、定周期プログラムAを用いて説明するならば、その実行周期は800（ms）、位相は200（ms）であるので、

- ・周期定義値＝ $800 \div 200 = 4$
- ・位相定義値＝ $200 \div 200 = 1$

となる。

## 【0069】

そして、この例の場合、「変換後の定周期プログラムA」は、図6（a）に示すように 50

なる。

すなわち、この例では、ステップ S 1 は「実行カウンタ = 4 ?」となり、ステップ S 3 は「実行カウンタ = 1 ?」となる。

#### 【0070】

尚、特に図示しないが、「変換後の定周期プログラム B」におけるステップ S 1 は「実行カウンタ = 4 ?」となり、ステップ S 3 は「実行カウンタ = 2 ?」となる。変換後の定周期プログラム C におけるステップ S 1 は「実行カウンタ = 1 ?」となり、ステップ S 3 は「実行カウンタ = 0 ?」となる。

#### 【0071】

尚、これら各「変換後の定周期プログラム」を用いる PLC 2 の動作については、後に説明するものとする。

次に、図 5 (b) に示す具体例 (その 2) について説明する。

#### 【0072】

具体例 (その 2) は、上記具体例 (その 1) とほぼ同じであり、違いはプログラム A の位相が 300 (ms) となっている点だけである。

この例の場合には、ステップ S 11 では 800 と 400 と 300 と 200 との最大公約数を求めることになるので、最大公約数 = 100 となる。

#### 【0073】

そして、最大公約数 = 100 を用いて上記の周期定義値、位相定義値の算出処理等を行うことになり、周期定義値、位相定義値は例えば図 6 (c) に示す通りとなる。そして、例えば図 6 (c) に示す周期定義値、位相定義値に基づいて各「変換後の定周期プログラム」が生成されるが、これについては説明を省略する。

#### 【0074】

ここで、ステップ S 15 の処理について説明する。

ここでは、PLC 2 には既に上記位相・周期定義表 30 と略同一のタスクテーブルを既に保持しているものとする。そして、上記具体例 (その 1) を例にするならば、PLC 2 は上記タスクテーブル 100 を保持しているものと見做してもよいものとする。

#### 【0075】

この例の場合、ステップ S 15 の処理は、上記最大公約数を用いてタスクテーブル 100 の実行周期 102 を補正する処理となる。図 13 に示す例では、タスクテーブル 100 の各実行周期 102 は、800 (ms)、800 (ms)、200 (ms) となっているが、これらを全て最大公約数 (= 200 (ms)) とする補正を行う。これによって後述するタスクテーブル 50 (補正後のタスクテーブル) が生成されることになる。

#### 【0076】

尚、ステップ S 15 の処理は上記一例に限らない。例えば、上記位相・周期定義表 30 のコピーに対して、その実行周期を全て最大公約数 (= 200 (ms)) とする補正を行うことで、「補正された位相・周期定義表 (コピー)」を生成して、これを PLC 2 にダウンロードして (時間 54 を付加して) 上記タスクテーブル 50 として記憶させるように構成してもよい。

#### 【0077】

以下、上記「変換後の定周期プログラム」や「補正後のタスクテーブル」を保持している状態の PLC 2 の動作について説明する。

ここで、本例の PLC 2 は、上記の通り、“間欠実行機能を持たない PLC”であるので、その OS の機能・動作は、上記従来の図 12 等とは異なることになる。

#### 【0078】

図 7 に、PLC 2 の OS (オペレーティングシステム) の処理フローチャート図を示す。

尚、図 7 の処理は、概略的には、上記図 12 の処理においてステップ S 54 の処理が無いものと略同様と見做しても構わない。また、図 7 の処理は、図 12 と同様に、定周期タイマ割込みによって 100 (ms) 毎に起動・実行されるものとする。

## 【0079】

また、図8には、上記「補正後のタスクテーブル」の一例を示す。

「補正後のタスクテーブル」50は、データ構造自体は、上記タスクテーブル100と略同様と見做してもよい。但し、格納されるデータの内容が、上記の通り補正されている。

## 【0080】

図8に示す例の「補正後のタスクテーブル」50は、タスク51、実行周期52、位相53、時間54の各データ項目より成る。これら各データ項目の意味は、上記タスクテーブル100のタスク101、実行周期102、位相103、時間104と略同様と見做してよく、ここでの説明は省略する。但し、全てのレコードの実行周期52が（上記の通り）最大公約数（＝200（ms））とする補正が行われている。

10

## 【0081】

図7の処理例では、まず、「補正後のタスクテーブル」50の全レコードの時間54を更新する（例えば、タイマ割込み周期分を加算する；よって本例では＋100（ms）インクリメントする）（ステップS21）。

## 【0082】

そして、「補正後のタスクテーブル」50の各レコード（各定周期プログラム）を、順次処理対象として、ステップS22～24の処理を繰り返し実行する。そして、全レコードについて処理実行したら（ステップS25，YES）本処理を終了する。

## 【0083】

20

ステップS22～24の処理について以下に説明する。

まず、処理対象レコードの実行周期52と時間54とが一致するか否かを判定する（ステップS22）。これは、処理対象レコードに係わる上記「変換後の定周期プログラム」の実行タイミングとなったか否かを判定するものと言うこともできる。但し、本手法では、「変換後の定周期プログラム」の実行タイミングとなっても、それがその定周期プログラムの実質的な実行タイミングを意味するとは限らない。つまり、「変換後の定周期プログラム」の実行タイミングとなる毎に「変換後の定周期プログラム」は実行されるが、そのステップS4の処理が実行されるとは限らない。

## 【0084】

尚、各「変換後の定周期プログラム」の実行に関して、例えばタスクテーブル50の各定周期プログラム毎に対応する上記“実行カウンタ”が設けられるものとする（例えばタスクテーブル50には不図示の実行カウンタ55のデータ項目が更にあってもよい）。

30

## 【0085】

実行周期52と時間54とが一致する場合には（ステップS22，YES）、処理対象レコードに係わる上記「変換後の定周期プログラム」の識別情報等を、不図示のキュー等に格納することで、当該「変換後の定周期プログラム」を実行させる（ステップS23）。更に、処理対象レコードの時間54を‘0’にリセットして（ステップS24）、ステップS25に移行する。一方、実行周期52と時間54とが不一致の場合には（ステップS22，NO）、そのままステップS25へ移行する。

## 【0086】

40

ここで、本手法では、上記ステップS23によって「変換後の定周期プログラム」が実行されても、実質的にその定周期プログラムは実行されない（つまり、上記ステップS4の処理が実行されない）場合がある。

## 【0087】

ここで、図9（a）には、任意の経過時間（ms）に応じた上記各レコードの時間54の値とステップS23、S24の処理の実行の有無（実行する場合は三角印（△）を記す）を示している。図9（b）には図9（a）に示す例に応じた実行カウンタの値と実質的な定周期プログラム実行の有無（ステップS4の実行の有無（実行する場合は星印（☆）を記す）を示している。

## 【0088】

50

上記のようにタスクテーブル50の実行周期52は全プログラム一律“200 (ms)” (最大公約数) となるように補正されていることから、図9 (a) に示すように、全ての「変換後の定周期プログラム」は200 (ms) 周期で実行されるようになる。但し、図9 (b) に示すように、三角印 (△) があるタイミングであっても星印 (☆) があるとは限らない。

#### 【0089】

この例では、経過時間 = 0 (前回の800 (ms) に相当すると見做してもよい) において全プログラムA, B, CでステップS1の判定がYESとなって (当然、ステップS23が行われている) 各実行カウンタが‘0’にリセットされている (但し、ステップS5で‘1’になっている) ものとする。

10

#### 【0090】

これより、まず、経過時間 = 100 (ms) のタイミングでは、全レコードでステップS21で時間54 = 100 (ms) となり、且つ、全レコードで実行周期52 = 200 (ms) であるので、図示のように全レコードでステップS22の判定はNOとなる (よって三角印 (△) は無い)。また、これより、全プログラムA, B, Cの実行カウンタは‘1’のままである。

#### 【0091】

次に、経過時間 = 200 (ms) のタイミングでは、全レコードでステップS21で時間54 = 200 (ms) となり、且つ、全レコードで実行周期52 = 200 (ms) であるので、図示のように全レコードでステップS22の判定はYESとなる (よって三角印 (△) がある)。

20

#### 【0092】

これより、「変換後の定周期プログラムA」、「変換後の定周期プログラムB」、「変換後の定周期プログラムC」が順次実行されることになる。尚、これに伴って、全レコードで時間54が‘0’にリセットされる (ステップS24)。

#### 【0093】

ここで、この時点では全ての「変換後の定周期プログラム」に関して、その実行カウンタは‘1’となっている。

これより、まず、「変換後の定周期プログラムA」におけるステップS3の判定はYESとなるので (位相定義値 = 1 なので)、ステップS4の処理が実行される (定周期プログラムAの実質的な実行が成される; よって星印 (☆) がある)。そして、ステップS5で実行カウンタが+1インクリメントされる (実行カウンタ = 2 となる)。

30

#### 【0094】

また、「変換後の定周期プログラムB」におけるステップS3の判定はNOとなるので (位相定義値 = 2 なので)、ステップS4の処理が実行されることなく、ステップS5が実行される (実行カウンタ = 2 となる)。

#### 【0095】

「変換後の定周期プログラムC」の実行に関しては、まず、ステップS1の判定がYESとなるので (周期定義値 = 1 なので)、実行カウンタは0クリアされる。これより、ステップS3の判定はYESとなるので (位相定義値 = 0 なので)、ステップS4の処理が実行され (定周期プログラムCの実質的な実行が成される; よって星印 (☆) がある)、ステップS5が実行される (実行カウンタ = 1 となる)。

40

#### 【0096】

次に、経過時間 = 300 (ms) のタイミングでは、全レコードでステップS21で時間54 = 100 (ms) となり、且つ、全レコードで実行周期52 = 200 (ms) であるので、図示のように全レコードでステップS22の判定はNOとなる (よって三角印 (△) は無い)。また、これより、プログラムA, Bの実行カウンタは‘2’のままであり、プログラムCの実行カウンタが‘1’のままである。

#### 【0097】

次に、経過時間 = 400 (ms) のタイミングでは、全レコードでステップS21で時

50

間 5 4 = 2 0 0 (ms) となり、且つ、全レコードで実行周期 5 2 = 2 0 0 (ms) であるので、図示のように全レコードでステップ S 2 2 の判定は Y E S となる（よって三角印 (△) がある）。

#### 【0098】

これより、「変換後の定周期プログラム A」、「変換後の定周期プログラム B」、「変換後の定周期プログラム C」が順次実行されることになる。尚、これに伴って、全レコードで時間 5 4 が ' 0 ' にリセットされる（ステップ S 2 4）。

#### 【0099】

ここで、この時点では各「変換後の定周期プログラム」に関して、プログラム A、B の実行カウンタは ' 2 ' であり、プログラム C の実行カウンタが ' 1 ' である。

これより、まず、「変換後の定周期プログラム A」におけるステップ S 3 の判定は N O となるので（位相定義値 = 2 なので）、ステップ S 4 の処理が実行されることなく、ステップ S 5 が実行される（実行カウンタ = 3 となる）。

#### 【0100】

また、「変換後の定周期プログラム B」におけるステップ S 3 の判定は Y E S となるので（位相定義値 = 2 なので）、ステップ S 4 の処理が実行される（定周期プログラム B の実質的な実行が成される；よって星印 (☆) がある）。そして、ステップ S 5 で実行カウンタが + 1 インクリメントされる（実行カウンタ = 3 となる）。

#### 【0101】

「変換後の定周期プログラム C」の実行に関しては、まず、ステップ S 1 の判定が Y E S となるので（周期定義値 = 1 なので）、実行カウンタは 0 クリアされる。これより、ステップ S 3 の判定は Y E S となるので（位相定義値 = 0 なので）、ステップ S 4 の処理が実行され（定周期プログラム C の実質的な実行が成される；よって星印 (☆) がある）、ステップ S 5 が実行される（実行カウンタ = 1 となる）。

#### 【0102】

経過時間 = 5 0 0 (ms) 以降の処理については説明を省略するが、8 0 0 (ms) 経過時点で、上記 0 (ms) のときと同じく、全定周期プログラム（特にプログラム A、B）の実行カウンタは ' 0 ' にリセットされる。つまり、プログラム A、B に関しては、実質的に 8 0 0 (ms) 周期で動作することになる。そして、図 9 (b) に示すように、プログラム A に関しては実質的な実行周期タイミング (0 (ms) 時点) から 2 0 0 (ms) 後に実行されることになり、これは実質的に位相 (2 0 0 (ms)) が反映された形となる。プログラム B に関しても同様に、実質的な実行周期タイミング (0 (ms) 時点) から 4 0 0 (ms) 後に実行されることになり、これは実質的に位相 (4 0 0 (ms)) が反映された形となる。

#### 【0103】

上述したように、P L C 2 の場合、位相の設定があっても、その O S 処理自体では位相の設定内容は反映されないが、本手法によって、実行周期が上記最大公約数へと変更されており且つ「変換後の定周期プログラム」を実行することによって、実質的に、位相の設定内容が反映される形で各定周期プログラムの実質的な実行タイミングが決定される。つまり、P L C 2 のような P L C で実行される場合であっても、図 9 (b) に示すように、例えば図 1 1 (b) に示す例と同様のタイミングで各定周期プログラムが実行されるようになる。

#### 【0104】

以上説明したように、本例の支援装置 3 では、“間欠実行機能を持たない P L C ”（例えば上記 IEC61131-3 標準に対応した P L C 等）である P L C 2 で各定周期プログラムを間欠実行させる為に、各定周期プログラムを下記のように変換する。

#### 【0105】

すなわち、まず、間欠実行させる定周期プログラム全ての実行周期および位相の最大公約数となる時間を求める。そして、この最大公約数を元に、実行周期、位相の約数を算出する。例えば、各定周期プログラム毎に、その実行周期、位相を、各々、最大公約数で除

10

20

30

40

50

算することで得られる各算出値は、実行周期、位相各々の約数の 1 つと言える（最大公約数に応じた約数と言える）。

#### 【0106】

そして、各定周期プログラム毎に、その“最大公約数に応じた約数”を用いて、「変換後の定周期プログラム」を生成する。「変換後の定周期プログラム」は、その定周期プログラムに係わる上記“最大公約数に応じた約数”に基づく所定の条件を満たす場合に、その定周期プログラムが実行されるようにするものである。その為の一例が、上記図 3 に示す「変換後の定周期プログラム」のフォーマット（雛形）である。

#### 【0107】

図 3 の例では、「変換後の定周期プログラム」の実行回数（実行カウンタ値）と、“最大公約数に応じた約数”とに基づいて、その定周期プログラムの実質的な実行タイミング（ステップ S 4 の処理を実行すること）が決定される。実行カウンタ値と“最大公約数に応じた実行周期の約数”（＝実行周期÷最大公約数）との比較判定によって、上記実行周期タイミングを判定する。実行周期タイミングとなる毎に、実行カウンタ値を‘0’リセットする。そして、実行周期タイミングから位相分の時間経過したことを、実行カウンタ値と“最大公約数に応じた位相の約数”（＝位相÷最大公約数）との比較判定によって判定する。これによって、実行周期タイミングから位相分の時間経過時に、その定周期プログラムの実質的な実行（ステップ S 4 の処理）が行われることになる。

#### 【0108】

尚、上記“約数”を用いる例は、P L C 2 側においては「変換後の定周期プログラム」を上記最大公約数の周期で実行させることを前提としている。但し、この例に限らない。

尚、図 3 に示すように、実行カウンタ値は、「変換後の定周期プログラム」の実行毎に +1 インクリメントされる。

#### 【0109】

P L C 2 においては、全ての「変換後の定周期プログラム」を、上記最大公約数の周期でそれぞれ実行させる。これは、例えば、P L C 2 側で保持するタスクテーブル 5 0 の実行周期 5 2 を、全て、上記最大公約数に書き換えることで実現するが、この例に限らない。

#### 【0110】

上記のように各定周期プログラムは、上記最大公約数の時間周期で起動が行われるが、「変換後の定周期プログラム」に含まれる元々の定周期プログラムは、実質的に実行周期タイミングから位相分の時間経過したタイミングになるまで実行されない。つまり、実質的に、定周期プログラムを位相分ズラして実行させることができる（つまり、各定周期プログラムの実質的な実行タイミングが出来るだけ重ならないようにでき、以って定周期性を守ることが出来るようになる）。

#### 【0111】

以上説明したように、本例のプログラマブルコントローラシステム 1（その支援装置 3、P L C 2 など）は、例えば位相制御機能を持つ P L C 用に作成されていた複数の定周期プログラムを、位相制御機能を持たない P L C 2（例えば IEC61131-3 標準に対応した P L C）で問題なく実行できる（定周期性を守ることが出来る）ように、当該“定周期プログラムを「変換」（または「補完」）”するものである（但し、更に、実行周期 5 2 を上記最大公約数となるように補正する必要がある）。変換後（補完後）の定周期プログラムの一例を図 6（a）に示しているが、この例に限らない。

#### 【0112】

この様に、本例のプログラマブルコントローラシステム 1（その支援装置 3、P L C 2 など）によれば、位相制御機能を持たない P L C 2（例えば IEC61131-3 標準に対応した P L C）であっても、定周期プログラムの定周期性を守ることが出来る。

#### 【0113】

本例のプログラマブルコントローラシステム 1（その支援装置 3、P L C 2 など）によれば、例えば位相制御機能を持つ P L C 用に作成されていた複数の定周期プログラムを、

10

20

30

40

50



位相制御機能を持たない P L C に、容易に（手間が掛からない）移植することができる。

【符号の説明】

【 0 1 1 4 】

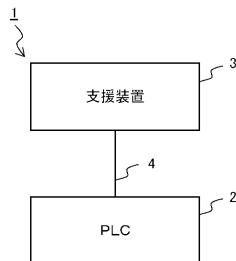
- 1    P L C システム
- 2    P L C
- 3    支援装置
- 4    通信線
- 1 1   変換元プログラム格納部
- 1 2   実行周期・位相定義情報格納部
- 1 3   プログラム変換部
- 1 4   変換先プログラム格納部
- 1 5   プログラム転送部
- 2 1   制御プログラム実行部
- 3 0   位相・周期定義表
- 3 1   タスク
- 3 2   実行周期
- 3 3   位相
- 5 0   補正後のタスクテーブル
- 5 1   タスク
- 5 2   実行周期
- 5 3   位相
- 5 4   時間

10

20

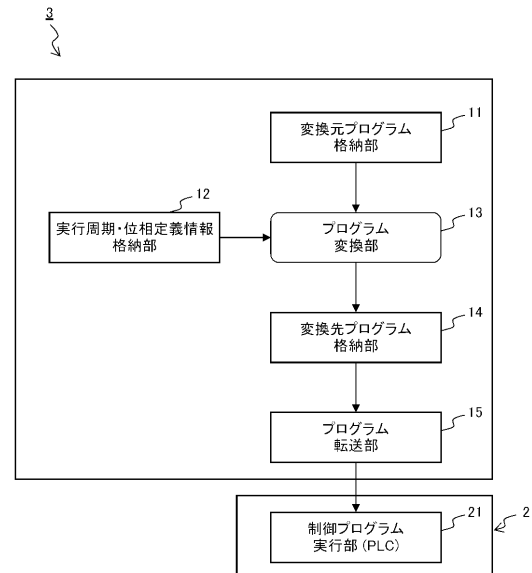
【 図 1 】

プログラマブルコントローラシステムの概略構成図



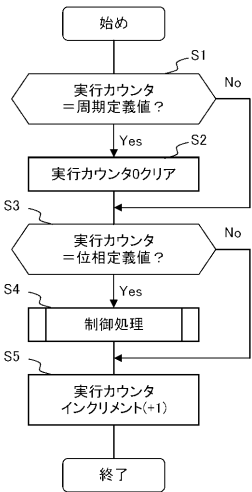
【 図 2 】

本例の支援装置の機能ブロック図



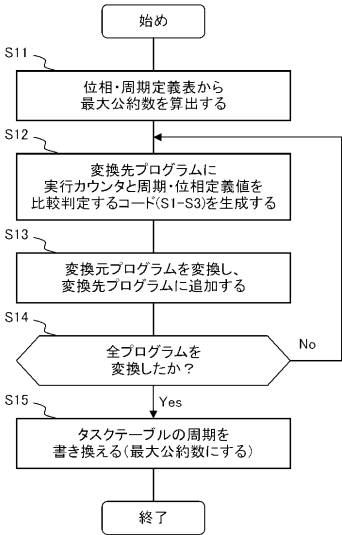
【図 3】

「変換後の定周期プログラム」の雛形(フォーマット)の例



【図 4】

プログラム変換部の処理フローチャート図



【図 5】

(a)、(b)は、位相・周期定義表の具体例(その1)、(その2)

(a)

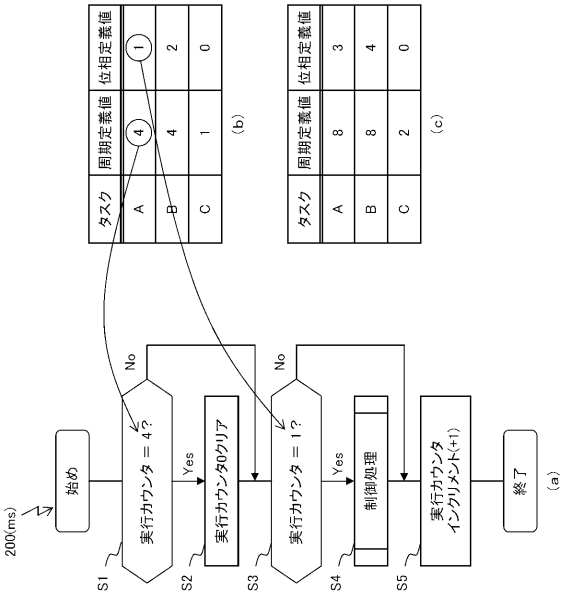
| タスク | 実行周期    | 位相      |
|-----|---------|---------|
| A   | 800(ms) | 200(ms) |
| B   | 800(ms) | 400(ms) |
| C   | 200(ms) | 0(ms)   |

(b)

| タスク | 実行周期    | 位相      |
|-----|---------|---------|
| A   | 800(ms) | 300(ms) |
| B   | 800(ms) | 400(ms) |
| C   | 200(ms) | 0(ms)   |

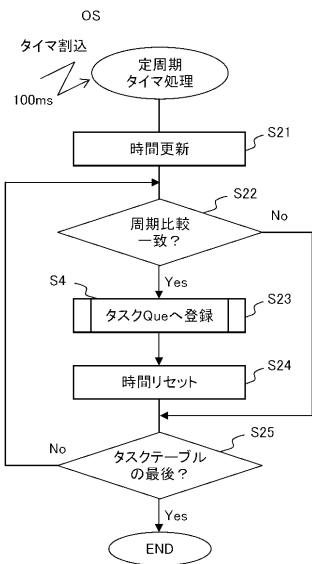
【図 6】

(b)、(c)は周期定義値、位相定義値の具体例(その1)、(その2)であり、  
(a)は「変換後の定周期プログラム」の具体例



【図 7】

PLCのOSの処理フローチャート図



【図 8】

「補正後のタスクテーブル」の一例

50

| タスク | 実行周期    | 位相      | 時間 |
|-----|---------|---------|----|
| A   | 200(ms) | 200(ms) | —  |
| B   | 200(ms) | 400(ms) | —  |
| C   | 200(ms) | 0(ms)   | —  |

【図 9】

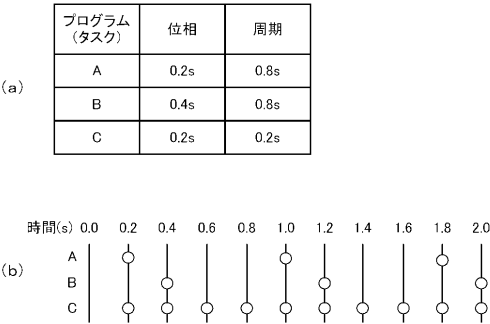
(a)、(b)は、処理実行の有無等に係わる具体例

| 経過時間<br>(ms) | 0<br>(800)    | 100           | 200           | 300           | 400           | 500           | 600           | 700           | 800           | 1             |
|--------------|---------------|---------------|---------------|---------------|---------------|---------------|---------------|---------------|---------------|---------------|
| タスク          | A             | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 |
| B            | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 |
| C            | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 | 200<br>1<br>0 |

| 経過時間<br>(ms) | 0<br>(800) | 100   | 200   | 300 | 400     | 500 | 600     | 700 | 800     | 1       |
|--------------|------------|-------|-------|-----|---------|-----|---------|-----|---------|---------|
| タスク          | A          | 4→0→1 | 1→2 ☆ | 2   | 2→3     | 3   | 3→4     | 4   | 4→0→1   | 1→0→1 ☆ |
| B            | 4→0→1      | 1     | 1→2   | 2   | 2→3 ☆   | 3   | 3→4     | 4   | 4→0→1   | 1→0→1 ☆ |
| C            | 1→0→1 ☆    | 1     | 1→0→1 | 1   | 1→0→1 ☆ | 1   | 1→0→1 ☆ | 1   | 1→0→1 ☆ | 1→0→1 ☆ |

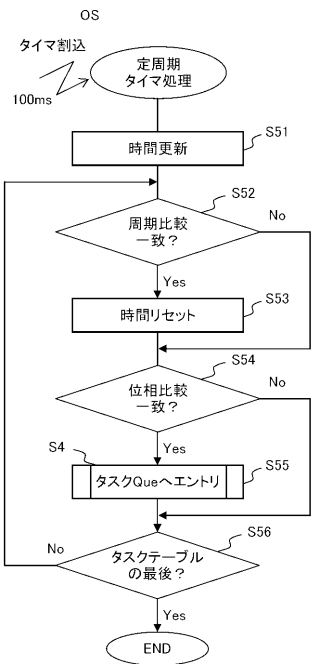
【図 1 1】

(a)、(b)は、従来において位相を用いて実行タイミングをズラす例



【図 1 2】

従来のPLCのOSの処理フローチャート図



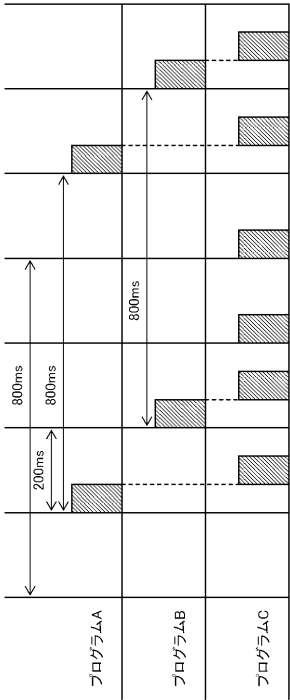
【図 1 3】

従来のPLC側で保持するタスクテーブルの一例

| タスク | 実行周期  | 位相    | 時間 | タスクテーブル 100 | タスクテーブル 101 |
|-----|-------|-------|----|-------------|-------------|
|     |       |       |    |             |             |
| A   | 800ms | 200ms | 0  | 100         | 400 ☆       |
| B   | 800ms | 400ms | 0  | 100         | 300 ☆       |
| C   | 200ms | 0(ms) | 0  | 100         | 200→0 ☆     |

【図 1 4】

従来のプログラム実行タイミング例



【図 10】

(a)、(b)は、実行周期が同じプログラムの実行処理例

