

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 26 年 6 月 5 日 (2014.6.5)

【公開番号】特開 2014-75787 (P2014-75787A)

【公開日】平成 26 年 4 月 24 日 (2014.4.24)

【年通号数】公開・登録公報 2014-021

【出願番号】特願 2013-193278 (P2013-193278)

【国際特許分類】

H 0 4 L 9/32 (2006.01)

H 0 4 L 9/08 (2006.01)

G 0 6 F 21/79 (2013.01)

G 0 6 F 21/71 (2013.01)

G 0 6 F 21/62 (2013.01)

【 F I 】

H 0 4 L 9/00 6 7 5 B

H 0 4 L 9/00 6 0 1 C

G 0 6 F 21/02 1 7 9 B

G 0 6 F 21/02 1 7 1 B

G 0 6 F 21/24 1 6 6 A

【手続補正書】

【提出日】平成 25 年 9 月 19 日 (2013.9.19)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

R F I D タグを利用する方法であって、

リーダから呼び掛けを受信し、

$S = f(s, O_E)$, $U = f(u, O_O)$, $B = E(n, k_E)$, $G = f(A, k_O)$ を計算し、

ここで、 A は、前記呼び掛け及び前記 R F I D タグのプライベートキーの関数、

s 及び u は、前記 R F I D タグによって生成された乱数、

n は、前記タグの識別子、

k_E 及び k_O は、それぞれ前記リーダの第 1 パブリックキー及び第 2 パブリックキーの関数、及び

O_E 及び O_O は、前記リーダによって提供されるオリジネータであり、

S 、 U 、 B 、及び G を前記リーダに返信し、

前記返信データは、呼び掛け応答及び前記タグの識別子を含み、同一の呼び掛けに対して応答するときであっても、それぞれの応答で特有であることを特徴とする方法。

【請求項 2】

請求項 1 において、

前記オリジネータ O_E 及び O_O は、楕円曲線上のポイントであることを特徴とする方法。

【請求項 3】

請求項 1 において、

前記オリジネータ O_E 及び O_O は、大きい素数のジェネレータであることを特徴とする方法。

【請求項 4】

請求項 1 において、

前記 R F I D タグの初期化を含み、

前記初期化は、機密性のための第 1 キー対の第 1 パブリックキーと、難読化のための第 2 キー対の第 2 パブリックキーと、タグの識別子とを、前記リーダから受信することを含むことを特徴とする方法。

【請求項 5】

請求項 4 において、

前記初期化は、認証のための第 3 のキー対を選択し、前記第 3 キー対のパブリックキーを前記リーダへ送信することを含むことを特徴とする方法。

【請求項 6】

請求項 4 において、

前記初期化は、認証のための第 3 キー対のプライベートキーを前記リーダから受信し、前記第 3 キー対の前記プライベートキーが前記 R F I D タグによってのみ格納されることを特徴とする方法。

【請求項 7】

データを送信及び受信するトランシーバと、

暗号計算を実行する暗号ロジックと、を有し

前記トランシーバは、リーダシステムから呼び掛けを受信し、

前記暗号ロジックは、 $S = f(s, O_E)$ 、 $U = f(u, O_O)$ 、 $B = E(n, k_E)$ 、 $G = f(A, k_O)$ を計算し、

A は、前記呼び掛け及び前記低処理電力システムのプライベートキーの関数であり、

s 及び u は、乱数であり、

n は、前記低処理電力システムの識別子であり、

k_E 及び k_O は、それぞれ前記リーダの第 1 パブリックキー及び第 2 パブリックキーの関数であり、

O_E 及び O_O は、前記リーダによって提供されるオリジネータであり、

前記トランシーバは、 S 、 U 、 B 、及び G を前記リーダシステムに返信し、前記返信データは、呼び掛け応答及び前記タグの識別子を含み、同一の呼び掛けに対して応答するときであっても、それぞれの応答で特有であることを特徴とする低処理電力システム。

【請求項 8】

請求項 7 において、

前記低処理電力システムのプライベートキーと、前記低処理電力システムの識別子とを格納する安全なメモリを有することを特徴とする低処理電力システム。

【請求項 9】

請求項 7 において、

前記暗号ロジックは、乱数 s 及び u を生成することを特徴とする低処理電力システム。

【請求項 10】

請求項 7 において、

前記リーダの前記パブリックキーと、前記タグの識別子とを含む初期化データを格納するメモリを有することを特徴とする低処理電力システム。

【請求項 11】

請求項 7 において、

前記オリジネータ O_E 及び O_O は、楕円曲線上のポイントであり、

前記オリジネータ O_E 及び O_O は、同じ楕円曲線上の同じポイントであることを特徴とする低処理電力システム。

【請求項 12】

リーダシステムによって安全に質問されるように設計された低処理電力システムであって、

前記リーダシステムから呼び掛けを受信するトランシーバと、

前記呼び掛けに対する応答を計算する暗号ロジックと、を有し、
前記応答は、前記低処理電力システムのプライベートキーを含み、
前記暗号ロジックは、前記リーダシステムへ返信するための返信データを計算し、
前記返信データは、前記呼び掛けに対する応答と、暗号化キーと、認証キーと、難読化キーとの組み合わせであることを特徴とする低処理電力システム。

【請求項 13】

請求項 12 において、
前記暗号化キーは、2つの乱数を生成するものであり、第1乱数を暗号化キーで暗号化し、第2乱数を難読化キーで暗号化し、認証キーを前記リーダシステムのパブリックキーで暗号化することを特徴とする低処理電力システム。