

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7589288号
(P7589288)

(45)発行日 令和6年11月25日(2024.11.25)

(24)登録日 令和6年11月15日(2024.11.15)

(51)国際特許分類

F I

G 0 6 F 21/57 (2013.01)

G 0 6 F 21/57 3 2 0

請求項の数 9 (全16頁)

(21)出願番号	特願2023-81896(P2023-81896)	(73)特許権者	000001007
(22)出願日	令和5年5月17日(2023.5.17)		キャノン株式会社
(62)分割の表示	特願2019-120327(P2019-120327)		東京都大田区下丸子3丁目30番2号
)の分割	(74)代理人	100126240
原出願日	令和1年6月27日(2019.6.27)		弁理士 阿部 琢磨
(65)公開番号	特開2023-96096(P2023-96096A)	(74)代理人	100223941
(43)公開日	令和5年7月6日(2023.7.6)		弁理士 高橋 佳子
審査請求日	令和5年6月14日(2023.6.14)	(74)代理人	100159695
			弁理士 中辻 七朗
		(74)代理人	100172476
			弁理士 富田 一史
		(74)代理人	100126974
			弁理士 大朋 靖尚
		(72)発明者	江口 貴巳
			東京都大田区下丸子3丁目30番2号
			最終頁に続く

(54)【発明の名称】 情報処理装置、情報処理方法およびプログラム

(57)【特許請求の範囲】

【請求項1】

任意のタイミングで実行されるソフトウェアを実行に先立って検証する検証手段と、
更新ソフトウェアによる複数のファイルへの書き込みの実行により、ソフトウェアの更新を行う更新手段と、

前記更新手段による複数のファイルへの書き込み開始から終了まで、前記検証手段による検証を制限する制限手段と、を有することを特徴とする情報処理装置。

【請求項2】

前記更新手段は、前記更新ソフトウェアの複数の実行により、ソフトウェアの更新を行うことを特徴とする請求項1に記載の情報処理装置。

【請求項3】

前記更新手段による更新の終了の後、ハードウェアを起点とした方法によって、段階的に起動される複数のソフトウェアを検証する第二の検証手段を更に有することを特徴とする請求項1に記載の情報処理装置。

【請求項4】

前記制限手段は、前記更新手段による更新が行われるソフトウェアの更新のサイズに応じて、前記検証手段による検証を制限することを特徴とする請求項1乃至請求項3のいずれか1項に記載の情報処理装置。

【請求項5】

プリンタ部およびスキャナ部を更に有することを特徴とする請求項1乃至請求項4のい

ずれか 1 項に記載の情報処理装置。

【請求項 6】

前記検証手段の検証によって、前記ソフトウェアの改ざんが検知された場合、当該検知の結果を示す情報を表示させる表示制御手段を更に有することを特徴とする請求項 1 乃至請求項 5 のいずれか 1 項に記載の情報処理装置。

【請求項 7】

前記段階的に起動される複数のソフトウェアには、BIOSが含まれることを特徴とする請求項 3 に記載の情報処理装置。

【請求項 8】

検証手段が、任意のタイミングで実行されるソフトウェアを実行に先立って検証する検証工程と、

更新手段が、更新ソフトウェアによる複数のファイルへの書き込みの実行により、ソフトウェアの更新を行う更新工程と、

制限手段が、前記更新手段による複数のファイルへの書き込み開始から終了まで、前記検証手段による検証を制限する制限工程と、を有することを特徴とする情報処理方法。

【請求項 9】

コンピュータを、

任意のタイミングで実行されるソフトウェアを実行に先立って検証する検証手段と、

更新ソフトウェアによる複数のファイルへの書き込みの実行により、ソフトウェアの更新を行う更新手段と、

前記更新手段による複数のファイルへの書き込み開始から終了まで、前記検証手段による検証を制限する制限手段と、を有することを特徴とする情報処理装置として機能させるためのプログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、ソフトウェアの検証を行う情報処理装置、情報処理方法およびプログラムに関する。

【背景技術】

【0002】

情報処理装置を制御するプログラムを第三者が不正な方法で改ざんし、情報処理装置内の情報資産を盗む攻撃や、プログラムが改ざんされた情報処理装置を踏み台に利用する攻撃が問題になっている。このような攻撃を防止するために、情報処理装置内にプログラムが第三者によって改ざんされていないことを検証する方法が考案されている。

【0003】

ユーザが情報処理装置によって実現される機能を利用するときに情報処理装置内のプログラムが改ざんされていないことを保証するためには、その機能を実現するプログラムの実行の直前に検証する必要がある。これは、プログラムの検証と実行の間に時間差があると、その間に改ざんされる場合に対応できないためである。

【0004】

プログラムの実行直前にプログラムを検証する方法の例として、特許文献 1 では、プログラムの実行要求をフックするフッキングプログラム（実行時検証プログラム）とホワイトリストを用いる方法が提案されている。ホワイトリストとは、起動が許可されたプログラムの一覧を示すリストである。この方法では、プログラム起動前に、プログラムのハッシュ値を計算してホワイトリストと比較し、一致する場合のみプログラムを起動する。プログラムの検証に失敗した場合、プログラムの実行要求に対してエラーを返す。この時、プログラムの実行要求に対する一般的なエラーによりプロセスにエラーを返す。ホワイトリストがない場合、プログラムの検証時に全プログラムがホワイトリストに記載されていないとみなされるため、全プログラムの検証に失敗し実行させないので、プログラムの検証を有効化する前にホワイトリストの作成が必須である。

【 0 0 0 5 】

また、起動を許可したプログラムに対し、不揮発性メモリや外部記憶装置への書き込みを許可する書き込み制御を行うことも可能である。

【 0 0 0 6 】

この方法では、マルチプロセスでプログラムを実行する情報処理装置において、プログラムを実行する各プロセスがプログラムを実行する度にプログラムの検証を行う必要がなく、フッキングプログラムに検証を任せることができる。

【先行技術文献】

【特許文献】

【 0 0 0 7 】

【文献】特願 2 0 1 8 - 0 8 0 7 7 5 号公報

【発明の開示】

【発明が解決しようとする課題】

【 0 0 0 8 】

従来技術では、実行時検証機能が有効になっている状態でソフトウェア更新を行うと、ソフトウェア更新プログラムに対しても 実行時検証機能が書き込み制御を行う。そのため、ソフトウェア更新プログラムが検証対象となり、ソフトウェア更新に通常の数倍の時間がかかる。

【 0 0 0 9 】

そこで、本発明は、実行時検証機能が有効になっている状態でソフトウェア更新するには書き込み制御を無効にし、かつソフトウェア更新終了後に再起動し起動時検証を行うことにより、セキュリティを維持しつつ速度の低下を防ぐことを目的とする。

【課題を解決するための手段】

【 0 0 1 0 】

本発明は、任意のタイミングで実行されるソフトウェアを実行に先立って検証する検証手段と、更新ソフトウェアによる複数のファイルへの書き込みの実行により、ソフトウェアの更新を行う更新手段と、前記更新手段による複数のファイルへの書き込み開始から終了まで、前記検証手段による検証を制限する制限手段と、を有することを特徴とする。

【発明の効果】

【 0 0 1 1 】

本発明によれば、本発明では、実行時検証機能が有効になっている状態でソフトウェア更新時に書き込み制御を無効にし、かつソフトウェア更新終了後に再起動し起動時検証を行うことにより、セキュリティを維持しつつ速度の低下を防ぐことができる。

【図面の簡単な説明】

【 0 0 1 2 】

【図 1】MFPとクライアントPCの接続形態を示すブロック図である。

【図 2】MFPのコントローラ部の内部構成図である。

【図 3】MFPのコントローラ内で実行されるソフトウェアのブロック図である。

【図 4】正解値リスト、ホワイトリストの例である。

【図 5】設定に係る画面構成図である。

【図 6】設定に係る画面構成図である。

【図 7】設定に係る画面構成図である。

【図 8】MFP側の処理を実施するフロー図である。

【図 9】MFP側の処理を実施するフロー図である。

【図 10】パラメータ間の関係を示すグラフである。

【図 11】本発明のMFP側の処理を実施するフロー図である。

【発明を実施するための形態】

【 0 0 1 3 】

(第 1 の実施形態)

以下、本実施形態を図面に基づいて解説する。本実施形態では、ソフトウェア更新処理

10

20

30

40

50

、および機能実行時のソフトウェア検証処理について説明する。ここではMFP(Multi-Function Peripheral:複合機)を例に実施形態を説明するが、本発明は複合機以外の任意の情報処理装置に適用可能な技術である。

【0014】

図1はMFPとクライアントPCの接続形態を示すブロック図である。MFP100とクライアントPC120はLAN150を介して接続されている。MFP100はユーザとの入出力を行う操作部102を有する。MFP100は電子データを紙媒体に出力するプリンタ部103を有する。MFP100は紙媒体を読み込み電子データに変換するスキャナ部104を有する。操作部102とプリンタ部103とスキャナ部104はコントローラ部101に接続され、コントローラ部101の制御に従い複合機としての機能を実現する。クライアントPC120はMFP100に対してプリントジョブの送信といった処理を行う。

10

【0015】

図2はMFPのコントローラ部101の詳細を示すブロック図である。CPU201はコントローラ内の主な演算処理を行う。CPU201はバスを介してDRAM202と接続される。DRAM202はCPU201が演算する過程で演算命令を表すプログラムデータや、処理対象のデータを一時的に配置するための作業メモリとしてCPU201によって使用される。CPU201はバスを介してI/Oコントローラ203と接続される。I/Oコントローラ203はCPU201の指示に従い各種デバイスに対する入出力を行う。I/Oコントローラ203にはSATA(Serial Advanced Technology Attachment)I/F205が接続され、その先にFlashROM211が接続される。CPU201はFlashROM211をMFPの機能を実現するためのプログラム、およびドキュメントファイルを永続的に記憶するために使用する。I/Oコントローラ203にはネットワークI/F204が接続され、ネットワークI/F204の先には、有線LANデバイス210が接続される。CPU201はネットワークI/F204を介して有線LANデバイス210を制御することで、LAN150上の通信を実現する。I/Oコントローラ203にはパネルI/F206が接続され、CPU201はパネルI/F206を介して操作部102に対するユーザ向けの入出力を実現する。I/Oコントローラ203にはプリンタI/F207が接続され、CPU201はプリンタI/F207を介してプリンタ部103を利用した紙媒体の出力処理を実現する。I/Oコントローラ203にはスキャナI/F208が接続され、CPU201はスキャナI/F208を介してスキャナ部104を利用した原稿の読み込み処理を実現する。I/Oコントローラ203にはUSB I/F209が接続され、USB I/Fに接続された任意の機器の制御を行う。ROM220はCPU201とバスで接続されていて、BIOS(Basic Input Output System)を実現する制御プログラムを記憶している。BIOS検証ユニット221はROM220およびCPU201とバスで接続されていて、ROM220に記憶されたBIOSデータの検証と、CPUへのBIOS起動指示を行う。ここで、BIOS検証ユニット221はハードウェアであることを明記し、BIOS検証がハードウェア検証であることを確認しておく。BIOS検証ユニット221とCPU201を繋ぐバスは悪意のある第三者に細工をされないために、同一チップ、またはそれに準ずる構成で実現され外部から物理的に確認できない形態になっている。本実施形態では、BIOS検証ユニット221の制御機構は集積回路としてハードウェアで実現されている構成を想定するが、専用のCPU、制御ソフトを記憶したROMといった要素を同一チップ内に実装し、製造後に変更できない構成であっても良い。

20

30

40

【0016】

コピー機能を実施する場合は、CPU201がSATA I/F205を介してFlashROM211からプログラムデータをDRAM202に読み込む。CPU201がDRAM202に読み込まれたプログラムに従いパネルI/F206を介して操作部102に対するユーザからのコピー指示を検出する。CPU201はコピー指示を検出するとスキャナI/F208を介してスキャナ部104から原稿を電子データとして受け取りDR

50

A M 2 0 2 に格納する。C P U 2 0 1 は D R A M 2 0 2 に格納した画像データに対して出力に適した色変換処理などを実施する。C P U 2 0 1 は D R A M 2 0 2 に格納した画像データをプリンタ I / F 2 0 7 を介してプリンタ部 1 0 3 に転送し、紙媒体への出力処理を実施する。

【 0 0 1 7 】

P D L 印刷を実施する場合は、クライアント P C 1 2 0 が L A N 1 5 0 を介して印刷指示を行う。C P U 2 0 1 は S A T A I / F 2 0 5 を介して F l a s h R O M 2 1 1 からプログラムデータを D R A M 2 0 2 に読み込み、D R A M 2 0 2 に読み込まれたプログラムに従いネットワーク I / F 2 0 4 を介して印刷指示を検出する。C P U 2 0 1 は P D L 送信指示を検出するとネットワーク I / F 2 0 4 を介して印刷データを受信し、S A T A I / F 2 0 5 を介して F l a s h R O M 2 1 1 に印刷データを保存する。C P U 2 0 1 は印刷データの保存が完了すると、F l a s h R O M 2 1 1 に保存した印刷データを D R A M 2 0 2 に画像データとして展開する。C P U 2 0 1 は D R A M 2 0 2 に格納した画像データに対して出力に適した色変換処理などを実施する。C P U 2 0 1 は D R A M 2 0 2 に格納した画像データをプリンタ I / F 2 0 7 を介してプリンタ部 1 0 3 に転送し、紙媒体への出力処理を実施する。

【 0 0 1 8 】

図 3 は M F P のコントローラ部 1 0 1 で実行されるソフトウェアの構造をあらわすブロック図である。コントローラ部 1 0 1 で実行されるソフトウェアは全て、C P U 2 0 1 が実行する。C P U 2 0 1 は、R O M 2 2 0 に記憶された B I O S 3 6 0 を実行する。C P U 2 0 1 は、F l a s h R O M 2 1 1 に記憶された、ローダ 3 7 0、I n i t r d 3 8 0、コントローラソフト 3 0 0 を D R A M 2 0 2 に読み込んだ後に実行する。B I O S 3 6 0 は I / O コントローラ 2 0 3 や D R A M 2 0 2 を C P U 2 0 1 が制御するための基本処理を実行する。B I O S 3 6 0 は内部的に B I O S としての制御ソフトと制御ソフトに対応する署名データで構成されている。ローダ読み込み検証部 3 6 1 は B I O S 3 6 0 の制御ソフトに含まれ、ローダを検証する処理とローダに付与された署名に対応する公開鍵を含む。さらに B I O S 3 6 0 は F l a s h R O M 2 1 1 からローダ 3 7 0 を読み込み、開始する処理を含む。ローダ 3 7 0 は F l a s h R O M 2 1 1 からカーネル 3 9 0、I n i t r d 3 8 0 を読み込み、開始する処理を実行する。ローダ 3 7 0 は内部的にローダとしての制御ソフトと制御ソフトに対応する署名データで構成されている。カーネル、I n i t r d 読み込み検証部 3 7 1 はローダ 3 7 0 に含まれ、カーネル、I n i t r d を検証する処理とカーネル、I n i t r d に付与された署名に対する公開鍵を含む。I n i t r d 3 8 0 は F l a s h R O M 2 1 1 からコントローラソフト 3 0 0 を読み込み、開始する処理を実行する。I n i t r d 3 8 0 は内部的に I n i t r d としての制御ソフトと制御ソフトに対する署名データで構成されている。起動時検証部 3 8 1 は I n i t r d 3 8 0 に含まれ、コントローラソフト 3 0 0 を構成する、全てのプログラムファイルを起動時に検証する処理と、付与された署名に対する公開鍵を含む。ここで、全ての署名データに対する秘密鍵はソフトウェアの開発時のみ利用され一般に流通することはない。

【 0 0 1 9 】

操作制御部 3 0 1 は操作部 1 0 2 にユーザ向けの画面イメージを表示、およびユーザ操作の検知と画面上に表示したボタン等の画面部品に紐づけられた処理を実行する。データ記憶部 3 0 2 は他の制御部からの要求でデータを F l a s h R O M 2 1 1 に記憶、および読み出しを行う。例えば、ユーザが何らかの機器設定を変更したい場合は、操作部 1 0 2 にユーザが入力した内容を操作制御部 3 0 1 が検知し、操作制御部 3 0 1 からの要求でデータ記憶部 3 0 2 が設定値として F l a s h R O M 2 1 1 に保存する。ネットワーク制御部 3 0 7 はデータ記憶部 3 0 2 に記憶された設定値に従い、システム起動時や、設定変更検出時に I P アドレスなどネットワーク設定を T C P / I P 制御部 3 0 8 に行く。T C P / I P 制御部 3 0 8 は他の制御からの指示に従い、ネットワーク I / F 2 0 4 を介して、ネットワークパケットの送受信処理を行う。ジョブ制御部 3 0 3 は他の制御部からの指示に従って、ジョブ実行の制御を行う。画像処理部 3 0 4 はジョブ制御部 3 0 3 からの指示

10

20

30

40

50

に従って、画像データを用途ごとに適した形式に加工する。印刷処理部 305 はジョブ制御部 303 からの指示に従い、プリンタ I/F 207 を介して、紙媒体に画像を印刷し出力する。読み取り制御部 306 はジョブ制御部 303 からの指示に従い、スキャナ I/F 208 を介して、設置された原稿を読み込む。認証部 309 は管理者権限が必要な操作に対して、操作者が管理者であるか否かを判断する処理を行う。ソフトウェア更新部 310 はコントローラソフト 300 を構成するプログラムファイルを、設置環境で更新する処理を行う。USB 制御部 311 は USB I/F 209 を制御し、USB 接続された任意の機器の制御を行う。起動時検証用正解値リスト 321 は起動検証部 381 が検証処理に利用する正解値のリストである。実行時検証部 322 は、コントローラソフト 300 を構成する、全てのプログラムファイルを実行時に検証する処理を含む。実行時検証用ホワイトリスト 323 は実行時検証部 322 が検証処理に利用する正解値のリストである。

10

【0020】

例えば、コピー機能を実行する場合は操作制御部 301 がコピー機能の開始要求を検知し、ジョブ制御部 303 にコピーを指示する。ジョブ制御部 303 は読み取り制御部 306 に原稿読み取りを指示し、スキャン画像を取得する。ジョブ制御部 303 は画像処理部 305 に指示し、スキャン画像を印刷に適した形式に変換する。ジョブ制御部 303 は印刷制御部 305 に印刷を指示し、コピー結果を出力する。

【0021】

図 4 は起動時検証用正解値リスト 321、および実行時検証用ホワイトリスト 323 のデータ形式のサンプルである。コントローラソフト 300 に含まれる全てのプログラムファイルに対して、ファイル名 3001 とハッシュ 3002 の組み合わせをリスト化したものである。データの内容としては、少なくともファイル名称、ファイルの配置場所（ディレクトリ上の位置）、ファイルから計算したハッシュ値を含むものとする。起動時検証用正解値リスト 321 と実行時検証用ホワイトリスト 323 は同じファイルとすることも可能であるが、生成タイミングの違い、利用形態の違いから、ここでは別のファイルとして配置する。

20

【0022】

図 5 は操作部 102 に表示される、メニュー画面 401 であり複合機が持つさまざまな機能の実行をユーザが指示するためのものである。ボタン 402 はコピー機能をユーザが指示するために利用される。ボタン 403 はスキャンして保存する機能をユーザが指示するために利用される。ボタン 404 はスキャンして送信する機能をユーザが指示するために利用される。ボタン 405 は機器の設定変更をユーザが指示するために利用される。ボタン 405 を押すことで、設定画面 501 を表示することができる。表示領域 406 は機器の動作中に発生したさまざまなユーザ向けのメッセージを表示する。

30

【0023】

図 6 は操作部 102 に表示される、設定画面 501 でありさまざまな設定をユーザが指示するためのものである。この画面自体に具体的な設定項目はなく、詳細な設定項目へのガイドとなる中間階層である。ボタン 502 を押すことで不図示のセキュリティ設定画面を表示することができる。ボタン 503 を押すことで、不図示の機器設定画面を表示することができる。ボタン 504 を押すことで、不図示のユーザ設定画面を表示することができる。ボタン 505 を押すことで、ソフトウェアの更新を開始することができる。表示領域 506 は機器の動作中に発生したさまざまなユーザ向けのメッセージを表示する。

40

【0024】

図 7 は操作部 102 に表示される、エラー画面 801 である。この画面はシステム停止エラーとしてユーザにファームウェアが改ざんされ、システムを停止したことを通知している。また、この画面から通常の機能実行画面に遷移することはできず、ユーザは MFP 100 を利用することはない。

【0025】

図 8 を用いて、MFP 100 がソフトウェアを更新する際の実行時検証機能と起動時検証機能の処理フローを説明する。

50

【 0 0 2 6 】

図 8 の M F P 1 0 0 が実施する更新処理は、F l a s h R O M 2 1 1 に格納されたプログラムを C P U 2 0 1 が D R A M 2 0 2 に読み込んだのち、C P U 2 0 1 の演算処理として実施するものである。

【 0 0 2 7 】

ボタン 5 0 5 が押下され、ソフトウェア更新が指示された後、M F P 1 0 0 は S 8 0 1 としてソフトウェアの更新処理を開始する。ソフトウェア更新処理はソフトウェア更新部 3 1 0 が行う。

【 0 0 2 8 】

S 8 0 2 で M F P 1 0 0 は U S B 制御部 3 1 1 を利用して U S B ストレージが接続済みであるか確認する。確認が取れた場合は S 8 0 3 を実行し、取れなかった場合は S 8 0 4 を実行する。S 8 0 4 で M F P 1 0 0 は操作部 1 0 2 に表示される、メッセージ表示領域 5 0 6 にエラーメッセージを表示する。

10

【 0 0 2 9 】

S 8 0 3 で M F P 1 0 0 は U S B 制御部 3 1 1 を利用して U S B ストレージに更新用のファイルが存在するか確認する。確認できた場合は S 8 0 5 を実行し、確認できなかった場合は S 8 0 4 を実行する。この時、ファイル名やファイルフォーマット、ファイルの署名を検証するなどして、正当な更新用ファイルであることを確認しても良い。

【 0 0 3 0 】

S 8 0 5 で M F P 1 0 0 は実行時検証機能が動作中か確認する。もし動作中でなければ、S 8 0 7 を実行する。動作中であれば、S 8 0 6 を実行する。S 8 0 6 で M F P 1 0 0 は実行時検証機能を停止する。実行時検証機能を停止する理由は、通常、更新するプログラムファイルは数百に及ぶことから、書き込みが起きるたびに実行時検証用ホワイトリスト 3 2 3 を用いたソフトウェア更新部 3 1 0 の検証が行われ、ソフトウェアの更新に時間がかかるためである。

20

【 0 0 3 1 】

なお、実行時検証機能のうち、書き込み制御機能のみ停止してもよい。

【 0 0 3 2 】

S 8 0 7 で M F P 1 0 0 は U S B 制御部 3 1 1 を利用して U S B ストレージに在る更新用ファイルを、データ記憶部 3 0 2 を利用して F l a s h R O M 2 1 1 内の一時領域に展開する。

30

【 0 0 3 3 】

S 8 0 8 で M F P 1 0 0 はデータ記憶部 3 0 2 を利用して、更新用ファイルに含まれる新しい起動時検証用正解値リスト 3 2 1 を F l a s h R O M 2 1 1 の起動時検証用正解リスト格納領域に反映する。

【 0 0 3 4 】

S 8 0 9 で M F P 1 0 0 はデータ記憶部 3 0 2 を利用して、更新用ファイルに含まれるプログラムファイルを F l a s h R O M 2 1 1 のプログラム格納領域に反映する。この時反映されるプログラムファイルは、変更が必要な差分のファイルであっても良いし、変更のないファイルを含めた全ファイルであっても良い。

40

【 0 0 3 5 】

S 8 1 0 で M F P 1 0 0 は実行時検証部 3 2 2 を利用して、S 8 0 9 で反映したプログラムファイルを実行時検証用ホワイトリスト 3 2 3 に反映する。実行時検証用ホワイトリスト 3 2 3 はプログラムファイルのファイル名、ファイルパス、ハッシュ値を含むデータである。また、拡張機能をアプリケーションとして追加可能な機器である場合は、ソフトウェア更新部 3 1 0 が、アプリケーションを追加したタイミングで実行時検証用ホワイトリスト 3 2 3 にアプリケーションに対応する情報を追加する。こうすることで、アプリケーションを後から追加可能な機器であっても、ソフトウェアの改ざんを検知することができる。

【 0 0 3 6 】

50

S 8 1 1でM F P 1 0 0は実行時検証機能を開始する。

【 0 0 3 7 】

S 8 1 2でM F P 1 0 0はシステムを再起動する。

【 0 0 3 8 】

S 8 1 3以降は、M F P 1 0 0が起動時にソフトウェアを検証する処理フローである。この処理は、起動するたびに一度行われる。S 8 1 3でM F P 1 0 0が実施する処理は、B I O S検証ユニット2 2 1が実施するものである。以下の説明で、S 8 1 3の検証処理をハードウェア検証と呼ぶ。S 8 1 7以降でM F P 1 0 0が実施する処理は、F l a s h R O M 2 1 1に格納されたプログラムをC P U 2 0 1がD R A M 2 0 2に読み込んだのち、C P U 2 0 1の演算処理として実施するものである。以下の説明で、S 8 1 7以降の部分ソフトウェアの段階的な検証処理をソフトウェア検証と呼ぶ。夫々の検証処理は同じM F P 1 0 0による検証処理であっても、検証主体が異なること、ハードウェア検証はC P U 2 0 1の実行するソフトウェアの検証処理ではないことに留意されたい。

10

【 0 0 3 9 】

再起動処理が開始されるとB I O S検証ユニット2 2 1が起動され、S 8 1 3としてB I O Sの検証処理を開始する。

【 0 0 4 0 】

S 8 1 3でM F P 1 0 0はB I O S 3 6 0の検証処理を実施し、成功したかどうか確認する。成功した場合はS 8 1 6を実行し、失敗した場合はS 8 1 4を実行する。検証処理としてはB I O S検証ユニット2 1 1がR O M 2 2 0から読み込んだB I O S 3 6 0の署名に対して、B I O S検証ユニット2 1 1に配置された公開鍵を用いて署名検証を行う。本実施形態における起動時検証は、起動順序を考慮した署名検証であり、署名検証主体は次に起動する主体の署名検証を行うことでセキュリティ性を担保する。

20

【 0 0 4 1 】

S 8 1 6でM F P 1 0 0はC P U 2 0 1に指示することでB I O S 3 6 0を起動する。

【 0 0 4 2 】

S 8 1 4でM F P 1 0 0内において動作するB I O S検証ユニット2 2 1はユーザ通知に関するデバイスを持たないため、L E D (L i g h t E m i t t i n g D i o d e) を発光させることで通知を行い、S 8 1 5を実行する。

【 0 0 4 3 】

S 8 1 5でM F P 1 0 0はB I O Sの起動を行わず、起動シーケンスをこのステップで中止することでシステムを停止する。

30

【 0 0 4 4 】

ハードウェア検証は、ハードウェアで実装された検証方法であり、この検証処理を改ざんするためには集積回路の改ざんが必要であり、極めて堅牢な検証方法である。

【 0 0 4 5 】

B I O S 3 6 0が起動されると、S 8 1 7としてF l a s h R O M 2 1 1に配置されたソフトウェアの検証処理を開始する。

【 0 0 4 6 】

S 8 1 7でM F P 1 0 0はロード読み込み検証部3 6 1を利用して、ロード3 7 0の検証処理を実施し、成功したかどうか確認する。成功した場合はS 8 1 8を実行し、失敗した場合はS 8 1 4を実行する。検証処理としてはF l a s h R O M 2 1 1から読み込んだ、次の起動対象であるロード3 7 0の署名に対して、ロード読み込み検証部3 6 1が持つ公開鍵を用いて署名検証を行う。

40

【 0 0 4 7 】

S 8 1 8でM F P 1 0 0はロードを起動する。

【 0 0 4 8 】

S 8 1 9でM F P 1 0 0はカーネル、I n i t r d読み込み検証部3 7 1を利用して、カーネル3 9 0の検証処理を実施し、成功したかどうか確認する。成功した場合はS 8 2 0を実行し、失敗した場合はS 8 1 4を実行する。検証処理としてはF l a s h R O M 2

50

11 から読み込んだ、次の起動対象であるカーネル390の署名に対して、Initrd読み込み検証部371が持つカーネル390の署名に対する公開鍵を用いて署名検証を行う。

【0049】

S820でMFP100はカーネルを起動する。

【0050】

S821でMFP100はカーネル、Initrd読み込み検証部371を利用して、Initrd380の検証処理を実施し、成功したかどうか確認する。成功した場合はS822を実行し、失敗した場合はS814を実行する。検証処理としてはFlashROM211から読み込んだ、次の起動対象であるInitrd380の署名に対して、Initrd読み込み検証部371が持つInitrd380の署名に対する公開鍵を用いて署名検証を行う。

10

【0051】

S822でMFP100はInitrd380を起動する。

【0052】

S823でMFP100は起動時検証部381を利用して、コントローラソフト300の検証を実施し、成功したかどうか確認する。成功した場合はS824を実行し、失敗した場合はS814を実行する。検証処理としてはFlashROM211から読み込んだ次の起動対象である、コントローラソフト300に含まれる全プログラムファイルのハッシュ値をFlashROM211から読み込んで再計算する。再計算したハッシュ値を起動時検証用正解値リスト321に記載されたハッシュ値とファイル毎に比較する処理が行われる。

20

【0053】

S824でMFP100はコントローラソフト300の起動を開始する。コントローラソフト300は複数のプログラムファイルに分割されているため、システムの起動のために必要なプログラムファイルが順次起動される。

【0054】

S825でMFP100は実行時検証部322を起動する。

【0055】

S814でMFP100は改ざんを検知したことを、操作部102にエラー画面801を表示することでユーザに通知する。

30

【0056】

S815でMFP100は起動シーケンスをこのステップで中止することでシステムを停止する。

【0057】

S826でMFP100はFlashROM211に配置されたソフトウェアの検証処理を終了する。

【0058】

一般的にソフトウェア検証はソフトウェアによって実装された検証方法であるため、記憶部のソフトウェアを書き換えることで改ざんすることができる。上記フローの様に、検証を行うソフトウェアをあらかじめ別の構成部によって検証しておくことで、改ざんされていないことを保証できる。そして、連鎖するソフトウェア検証の起点に、ハードウェア検証を用いることにより、システム全体が改ざんされていないことを保証できる。さらに、実行時検証部の起動に、ソフトウェア検証を適用させることで、システム起動後の改ざんに対しても、ハードウェア検証を起点とする強固な信頼性を確保できる。さらに、ソフトウェア更新時に実行時検証部を停止するため、プログラムの改ざんの危険性があるが、必ず再起動することによって起動時検証を行うことでMFP100全体が改ざんされていないことを保証することができる。

40

【0059】

図9を用いて、MFP100が機能実行時にソフトウェアを検証する処理フローを説明

50

する。この処理は図5に示す各機能を実行するたびに行われることを特徴とし、図8のS813以降のフローのように起動時に一度行われる処理ではない。起動時に検証しているソフトウェアであっても機能実行時に再度検証することで、起動してから機能実行までに改ざんされた場合であっても適切に検知することができる。また、機能実行時の検証だけではハードウェア検証に基づく強固な検証にならないことから、起動時検証と実行時検証を両方実施することで強固な信頼性を確保できる。図9のMF P 1 0 0が実施する処理は、FlashROM 2 1 1に格納されたプログラムをCPU 2 0 1がDRAM 2 0 2に読み込んだのち、CPU 2 0 1の演算処理として実施するものである。

【0060】

MF P 1 0 0が機能を実行する場合、必要なソフトウェアに対応するプログラムファイルの起動が必要になり、それに先立って機能実行時の検証処理を開始する。例えば、ユーザがボタン402を押下してコピー機能を開始すると、コピー機能の実行に必要なプログラムファイルが検証、起動される。

【0061】

S901でMF P 1 0 0は実行時検証部322を利用して、起動対象のプログラムを検証し、検証に成功したかどうか確認する。成功した場合はS902を実行し、失敗した場合はS903を実行する。検証処理としては、実行時検証部322が実行時検証用ホワイトリスト323を参照し、起動対象プログラムに対応するハッシュ値を特定する。このハッシュ値と、FlashROM 2 1 1に格納されたプログラムファイルから再計算したハッシュ値を比較することで、検証を行う。また、実行時検証用ホワイトリスト323から、起動対象プログラムのハッシュ値を特定できなかった場合は、検証失敗と判断する。

【0062】

S902でMF P 1 0 0は対象プログラムを起動する。

【0063】

S903でMF P 1 0 0は実行時検証部322を利用して、対象プログラムが既知のプログラムかどうか特定する。既知のプログラムであった場合はS905を実行し、未知のプログラムであった場合はS904を実行する。未知のプログラムであった場合とは、S901で起動対象プログラムのハッシュ値を特定できなかった場合であり、ソフトウェア更新部310による正規の手順でシステムに追加されたプログラムではないことを表している。通常、システムを改ざんさせない為に、ソフトウェア制御部310以外がプログラムを追加することができない構成をとるが、システムに含まれる何らかの脆弱性を利用して不正なプログラムが配置されたとしても、実行をブロックできる。この様な万が一に備えたブロック機構は、機密レベルの高い業務においてユーザが安心して利用するために必要である。既知のプログラムが改ざんされた場合、システムの制御に必要なソフトウェア部品が損なわれた状態であり、システムとしての動作を保証できない。そのため、システム全体を停止する必要がある。未知のプログラムのみが改ざんされた場合、システムの制御に必要なソフトウェア部品は全て正常な状態である。そのため、システムは停止せずに、動作を継続できる。

【0064】

S904でMF P 1 0 0は操作部102に表示されるメッセージ表示領域406に、システム継続エラーとして未知のプログラムの実行をブロックした旨をユーザに通知する。この場合、メニュー画面401の各種ボタンは押下可能で、MF P 1 0 0はシステムとしての動作を継続する。

【0065】

S905でMF P 1 0 0は操作部102にエラー画面801を表示することでシステム停止エラーとして改ざんが行われたことをユーザに通知する。

【0066】

S906でMF P 1 0 0はネットワーク制御部307を利用し、ネットワークからのジョブの投入を停止する。また、操作部102はエラー画面801から他の画面に遷移することはできず、MF P 1 0 0はシステムとしての動作を停止する。

10

20

30

40

50

【 0 0 6 7 】

S 9 0 7 で M F P 1 0 0 は機能実行時の検証処理を終了する。

【 0 0 6 8 】

以上、第 1 の実施形態によりプログラムの実行時に改ざんを検証するシステムにおいて、実行時検証機能が有効になっている状態でプログラム更新時に実行時検証機能もしくは書き込み制御を停止する。さらにプログラム更新終了後に再起動し起動時検証を行うことにより、セキュリティを維持しつつ速度の低下を防ぐことができる。

【 0 0 6 9 】

以上、第 1 の実施形態について述べた。

【 0 0 7 0 】

(第 2 の実施形態)

第 1 の実施形態では、ソフトウェア更新を行う際には必ず実行時検証機能もしくは書き込み制御を停止していた。ソフトウェア更新が部分プログラムファイルで、監視する書き込み制御の数が少ない場合は書き込み制御を停止する必要はない。

【 0 0 7 1 】

そこで、第 2 の実施形態では、更新ファイルのサイズに応じて書き込み制御を停止するかどうかを判定する。

【 0 0 7 2 】

図 1 0 を用いて更新ファイルのサイズと処理時間の関係を説明する。横軸は更新ファイルのサイズ D (Byte)、縦軸は処理時間 T (秒) である。1 Byte 当りの書き込み時間を T_w (秒 / Byte) とし、実行時検証機能が ON の場合の 1 Byte 当りの書き込み時間を $a * T_w$ (秒 / Byte) ($a > 1$) とする。M F P 1 0 0 の再起動および起動時検証に要する時間を T_{boot} (秒) とする。プログラム更新時に実行時検証機能を OFF にする場合、ソフトウェア更新に要する時間は再起動も含めて $T_w * D + T_{boot}$ となる。図 1 0 に示すように、 D が小さいときは実行時検証機能を ON のままソフトウェアを更新したほうが時間が短くて済む。 D が $T_{boot} / [(a - 1) T_w]$ より大きくなると実行時検証機能を OFF にしてソフトウェアを更新し、更新後再起動したほうが時間が短くて済む。したがって、 D と $T_{boot} / [(a - 1) T_w]$ の大小関係を用いて実行時検証機能を OFF にするかどうか判定を行う。ただし、実際にソフトウェアを更新する際には最初の予測よりも書き込み時間がかかる場合がありうる。そこで、書き込み中に実書き込み時間を計測し、時間がかかりそうな場合は書き込み制御を OFF にするフローに戻る。

【 0 0 7 3 】

図 1 1 を用いて第 2 の実施形態の処理フローを説明する。ただし、第 1 の実施形態と同じ部分は図 8 を用いて説明する。

【 0 0 7 4 】

S 1 1 0 1 から S 1 1 0 3 および S 1 1 1 3 はそれぞれ S 8 0 1 から S 8 0 3 および S 8 0 4 と同じ処理である。S 1 1 0 3 で更新ファイルが存在した場合、更新用ファイルサイズ D を取得する。次の S 1 1 0 5 で D が $T_{boot} / [(a - 1) T_w]$ より大きいか比較する。Yes の場合は S 1 1 0 6 を実行する。No の場合は S 1 1 1 4 を実行する。S 1 1 0 6 では実行時検証機能が ON であるか確認する。もし Yes であれば、S 1 1 0 7 を実行する。No であれば、S 1 1 0 8 を実行する。S 1 1 0 7 では、実行時検証機能の書き込み制御を OFF にする。S 1 1 0 8 から S 1 1 1 1 まではそれぞれ S 8 0 7 から S 8 1 0 と同じ処理である。S 1 1 1 2 で書き込み制御を ON にする。S 8 1 2 以降は第 1 の実施形態と同様である。

【 0 0 7 5 】

S 1 1 1 4 では、S 8 0 7 および S 1 1 0 8 と同様、更新用ファイルを展開する。S 1 1 0 5 では、S 8 0 8 および S 1 1 0 9 と同様、起動時検証用正解値リストを反映する。S 1 1 1 6 では、プログラムファイルを d バイト書き込む。S 1 1 1 7 では書き込みにかかる時間を計測し、1 Byte 当りの書き込み時間 T_A を算出する。S 1 1 1 8 では書き

10

20

30

40

50

込み制御をONのまま続けた場合の残り時間の予測値 $TA * (D - d)$ が書き込み制御をOFFにした場合の予測値 $Tw * (D - d) + Tboot$ より短い場合 (Yes)、S1119を実行する。長い場合 (No)、S1121を実行する。S1119では、プログラムファイルの書き込みが終了したか確認する。Yesの場合はS1120を実行する。Noの場合はS1116に戻る。S1120ではS1111およびS810と同様、実行時検証用ホワイトリストを反映する。S1023でソフトウェア更新を終了する。S1121ではS1106と同様、実行時検証機能がONであるか判定する。YESの場合はS1122で書き込み制御をOFFにする。Noの場合はS1110を実行する。

【0076】

以上、第2の実施形態について述べた。本実施形態によって、更新用ファイルサイズに応じて実行時検証機能の書き込み制御をONのまま更新し再起動するか、OFFにして更新し再起動しないかを、処理時間を考慮して最適に判断できる。

【0077】

(その他の実施例)

本発明は、上述の実施形態の1以上の機能を実現するプログラムを、ネットワーク又は記憶媒体を介してシステム又は装置に供給し、そのシステム又は装置のコンピュータにおける1つ以上のプロセッサがプログラムを読み出し実行する処理でも実現可能である。また、1以上の機能を実現する回路 (例えば、ASIC) によっても実現可能である。

【符号の説明】

【0078】

- 100 MFP
- 101 コントローラ部
- 201 CPU
- 300 コントローラソフト
- 221 BIOS検証ユニット
- 381 起動時検証部
- 321 起動時検証用正解値リスト
- 322 実行時検証部
- 323 実行時検証用ホワイトリスト

10

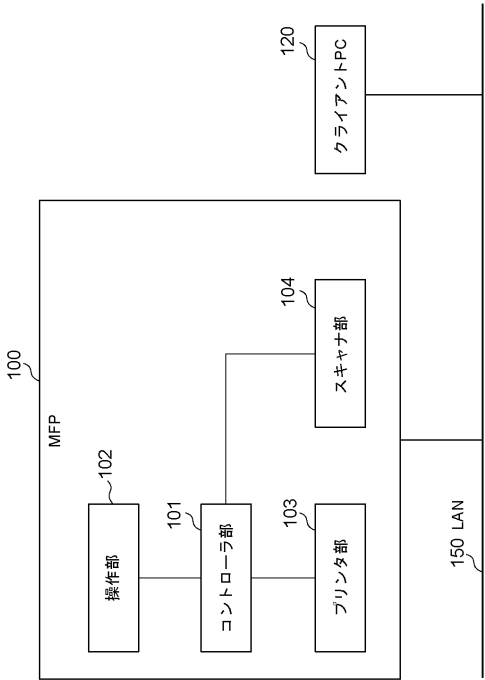
20

30

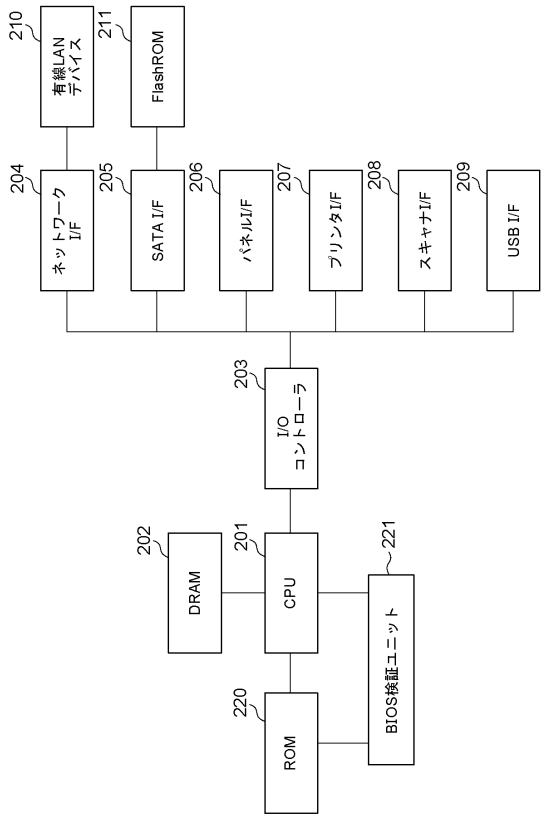
40

50

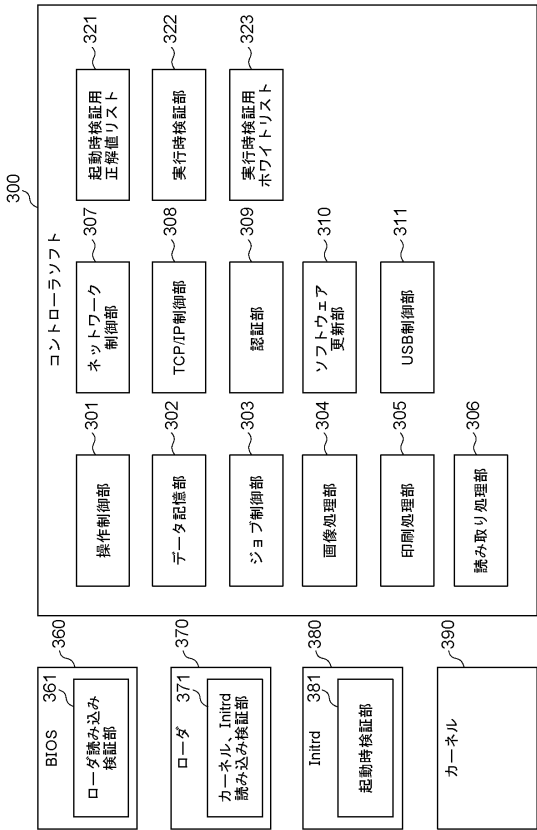
【図面】
【図 1】



【図 2】



【図 3】



【図 4】

3001 ファイル名	3002 ハッシュ
/bin/cat	270c2468bd4fdb9e89ae71
/lib/libc.so	e26b6d7fdd32a3e50cfb5cb
/lib/libm.so	887xb9019a76dcdbbfefe25

10

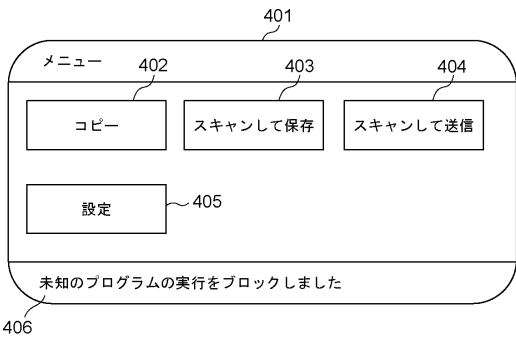
20

30

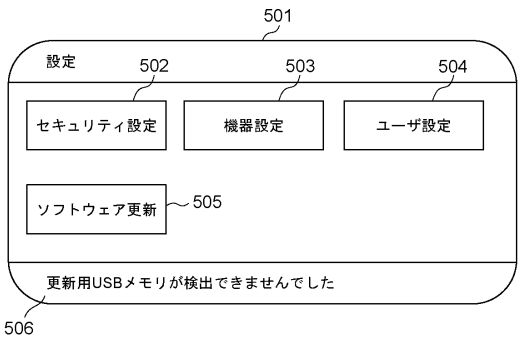
40

50

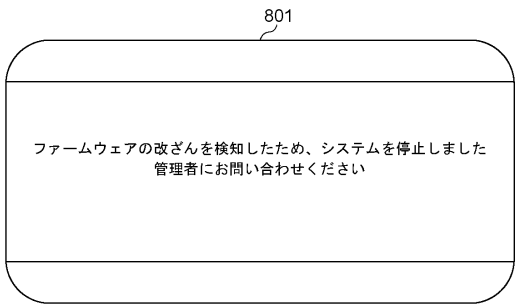
【 図 5 】



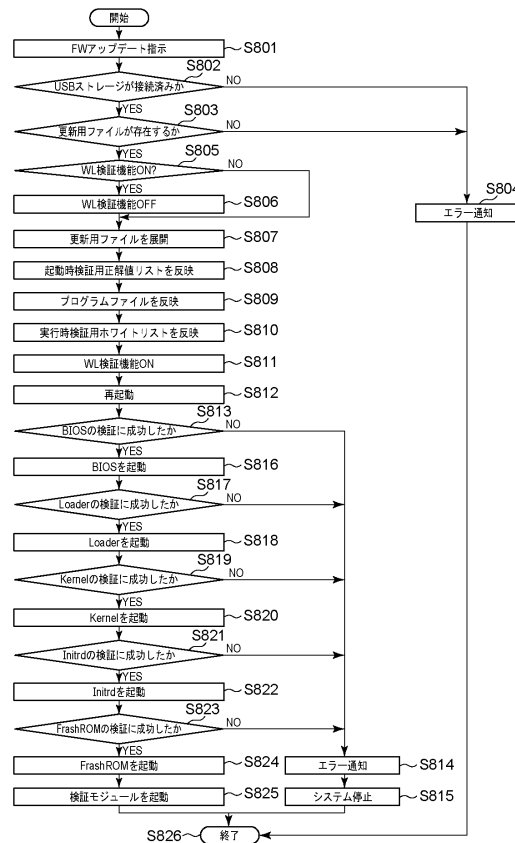
【 図 6 】



【 図 7 】



【 図 8 】



10

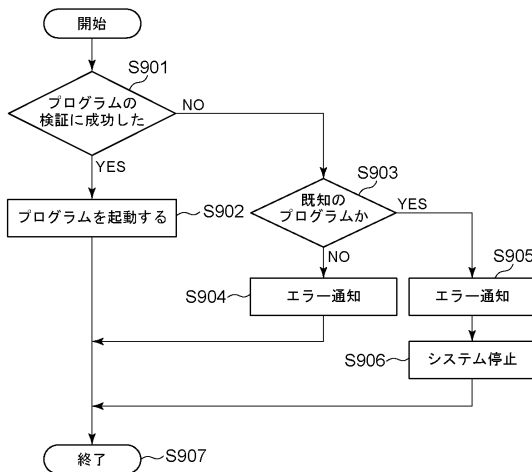
20

30

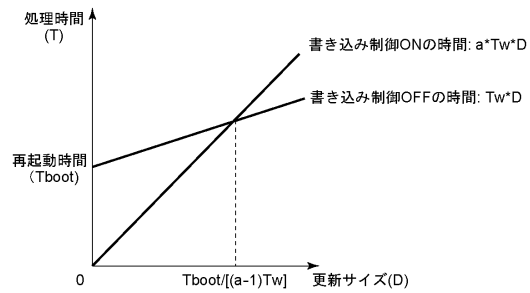
40

50

【図 9】



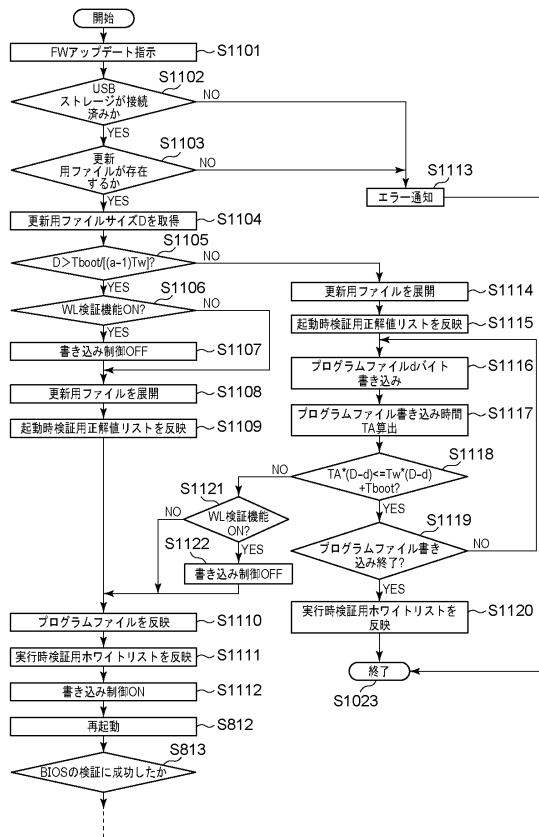
【図 10】



10

20

【図 11】



30

40

50

フロントページの続き

キヤノン株式会社内
(72)発明者 田頭 信博
東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
(72)発明者 河津 鮎太
東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
審査官 宮司 卓佳
(56)参考文献 特開2012-078952(JP,A)
特開2005-208814(JP,A)
国際公開第2006/129654(WO,A1)
特開2019-075000(JP,A)
特開2012-146338(JP,A)
特開2009-110131(JP,A)
(58)調査した分野 (Int.Cl., DB名)
G06F 21/57