

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4493684号  
(P4493684)

(45) 発行日 平成22年6月30日(2010.6.30)

(24) 登録日 平成22年4月16日(2010.4.16)

(51) Int.Cl.

F I

A 6 3 F 7/02 (2006.01)

A 6 3 F 7/02 3 3 4

A 6 3 F 7/02 3 2 6 Z

請求項の数 2 (全 18 頁)

(21) 出願番号 特願2007-191975 (P2007-191975)  
 (22) 出願日 平成19年7月24日(2007.7.24)  
 (62) 分割の表示 特願平10-303478の分割  
 原出願日 平成10年10月26日(1998.10.26)  
 (65) 公開番号 特開2007-260474 (P2007-260474A)  
 (43) 公開日 平成19年10月11日(2007.10.11)  
 審査請求日 平成19年7月24日(2007.7.24)

(73) 特許権者 000132747  
 株式会社ソフィア  
 群馬県桐生市境野町7丁目201番地  
 (74) 代理人 100096699  
 弁理士 鹿嶋 英實  
 (72) 発明者 井置 定男  
 群馬県桐生市宮本町3-7-28

審査官 柴田 和雄

最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項1】

遊技プログラムを収める不揮発性記憶手段と、前記遊技プログラムに基づいて演算処理を行う演算処理手段と、前記演算処理の実行に必要な作業領域を提供する揮発性記憶手段とを備えた遊技用演算処理装置を、制御基板と該制御基板を収納するケースからなる制御装置に内蔵し、

遊技領域に設けた始動口への遊技球の入賞に基づいて、表示装置で複数の識別情報を変動表示することが可能な遊技機において、

当該遊技機から出力される判定情報に基づいて前記遊技用演算処理装置の正当性を判定可能又は前記遊技用演算処理装置を識別可能な外部装置と電氣的に接続可能にする外部通信端子が設けられ、

前記遊技用演算処理装置は、

前記演算処理手段による前記遊技プログラムの実行に基づいて前記揮発性記憶手段に記憶される遊技情報と同一の情報を記憶可能な情報記憶手段と、

前記演算処理手段の演算処理動作をバスの状態により監視し、非動作中に前記揮発性記憶手段に記憶された情報を複写して前記情報記憶手段に記憶させる複写記憶制御手段と、

前記外部装置からのメモリ内容要求指令に基づいて、前記情報記憶手段に複写・記憶された情報を前記外部通信端子を介して前記外部装置へ転送する外部通信制御手段と、

所定のアルゴリズムで暗号化された第1の鍵を外部から取り込む第1の取り込み手段と

、

所定のアルゴリズムで暗号化された遊技プログラムを外部から取り込む第2の取り込み手段と、

第2の鍵をあらかじめ格納した格納手段と、

外部から取り込まれた第1の鍵を前記第2の鍵を用いて復号化する第1の復号化手段と

、  
外部から取り込まれた遊技プログラムを前記復号化された第1の鍵を用いて復号化する第2の復号化手段と、

該復号化された遊技プログラムを前記不揮発性記憶手段に書き込む書込み手段と、を備え、

前記演算処理手段は、

前記書込み手段によって不揮発性記憶手段に書き込まれた遊技プログラムに基づいて演算処理を実行することを特徴とする遊技機。

#### 【請求項2】

前記遊技用演算処理装置は、

前記不揮発性記憶手段、前記演算処理手段及び前記揮発性記憶手段を備えて遊技制御を行う遊技領域部と、該遊技領域部とは独立して動作可能に構成されて情報管理を行う情報領域部とに区分されてなり、

前記外部通信制御手段は、前記情報領域部に備わることで前記遊技領域部における前記演算処理手段の演算処理動作に関係なく前記情報記憶手段に複写・記憶された情報を前記外部装置へ転送することを特徴とする請求項1記載の遊技機。

#### 【発明の詳細な説明】

#### 【技術分野】

#### 【0001】

本発明は、弾球遊技機（通称パチンコ遊技機）の遊技制御を司る遊技用演算処理装置を備え、特に法令（風営法第二十条：遊技機の規制及び認定等）の規定に反する不正な制御を排除して遊技業界全般の健全な発展に寄与する遊技機に関する。

#### 【背景技術】

#### 【0002】

弾球遊技機や回胴式遊技機など（以下、遊技機という）の遊技制御は相当複雑で、その制御手段としてマイクロコンピュータは欠かせない存在であるが、近年、マイクロコンピュータに特有の手口を用いた不正行為（例えば、“裏口ム”や“ぶら下がり基板”の組み込み）が後を絶たず、憂慮すべき社会問題となっている。

裏口ムとは、例えば、ある手順を行うと大当たりが発生するように改竄（かいざん）された遊技プログラムを収めたROM（Read Only Memory）のことである。また、ぶら下がり基板とは、遊技機本体と遊技制御装置の間に介在して大当たりにつながる偽の始動入賞信号を発生する電子回路を搭載した基板（その多くは正規のケーブルやコネクタに似せて偽装されている）のことである。これらの不正部品が組み込まれた遊技機は、一見して普通の台と変わらないうえ、一般客が遊んでいる限り大当たりの回数や出玉数が異常に多くならないので、不正の発見は困難である。

#### 【0003】

ところで、上記不正部品の製作には、電子回路やコンピューター般の高度な知識に加え、さらに、遊技機に組み込まれた遊技プログラムの子細な分析検討が欠かせない。大当たり発生時の仕掛けや大当たり発生につながる適正な始動入賞信号のタイミングなど、どれをとっても遊技プログラムの制御仕様に大きく関係するからである。

#### 【0004】

図7は、マイクロコンピュータのプログラム開発過程を大まかに示す図である。この図は、第三者機関によって発行された正当性確認情報の書込み手続きを含まない点で、遊技機の開発スタイルと若干相違するが、純粋なプログラム開発だけに注目すれば、本質的に同一である。

原始プログラムはマイクロコンピュータのアーキテクチャに対応したアセンブリ言語（

10

20

30

40

50

あるいはC言語、パスカル言語など)で記述されたソースプログラムである。この段階のプログラムは、デバッグ性などを考慮して可読性のあるシンボリックな表現になっており、例えば、アドレスはラベルと呼ばれる文字列で表記されている。アセンブラは原始プログラムを機械語に翻訳するツールである。機械語に翻訳されたプログラムは目的プログラムとも呼ばれ、命令はコードに、アドレスは対応する記憶装置の実アドレスに置き換えられているので、そのままマイクロコンピュータで実行することができる。

#### 【0005】

目的プログラムは、例えば、汎用のアプリケーションプログラムのようにフロッピー(登録商標)ディスクやCD-ROMなどの可搬型記憶媒体に収めて配布されることが多いが、遊技機では、配布途中の改竄防止のためにROMに書き込まれるとともに、そのROMを遊技機内部の制御基盤に取り付けてから出荷する。また、前述の裏口対策として、ROMと一緒にCPUや周辺回路を一体化(ワンチップ化)することも行われている。

#### 【0006】

このような従来の遊技機としては、例えば以下の特許文献1に開示のものがある。

【特許文献1】特開平10-040095号公報

【発明の開示】

【発明が解決しようとする課題】

#### 【0007】

一般にROMに書き込まれたデータは、ICE(インサーキットエミュレータ)などのツールを使って外部から読み出すことができる。この点において、遊技用演算処理装置のROMも例外ではなく、遊技用演算処理装置のROMに書き込まれた機械語の遊技プログラムを外部から読み出し、逆アセンブル(原始プログラムへの逆翻訳)してその内容を分析するという行為自体に格別の困難性はない。

したがって、遊技プログラムをROMに収めた弾球遊技機や回胴式遊技機は、本質的に遊技プログラムの秘匿性が低いという弱点を持つものであり、ROMまたはROMを収めた制御基板若しくは遊技機本体が不正者の手に渡った場合は、遊技プログラムの読み取りを阻止できず、結局のところ、不本意ながら前述の不正部品の製作を許してしまうという問題点を内在している。

#### 【0008】

そこで本発明は、遊技プログラムの秘匿性を向上して分析を不可能若しくは極めて困難にし、以って裏口やぶら下がり基板などの不正部品の製作を阻止するとともに、外部装置で遊技用演算処理装置の識別や正当性の判定を可能にし、遊技業界全般の健全な発展に寄与することが可能な遊技機の提供を目的とする。

【課題を解決するための手段】

#### 【0009】

請求項1記載の発明に係る遊技機は、遊技プログラムを収める不揮発性記憶手段と、前記遊技プログラムに基づいて演算処理を行う演算処理手段と、前記演算処理の実行に必要な作業領域を提供する揮発性記憶手段とを備えた遊技用演算処理装置を、制御基板と該制御基板を収納するケースからなる制御装置に内蔵し、

遊技領域に設けた始動口への遊技球の入賞に基づいて、表示装置で複数の識別情報を変動表示することが可能な遊技機において、

当該遊技機から出力される判定情報に基づいて前記遊技用演算処理装置の正当性を判定可能又は前記遊技用演算処理装置を識別可能な外部装置と電氣的に接続可能にする外部通信端子が設けられ、

前記遊技用演算処理装置は、

前記演算処理手段による前記遊技プログラムの実行に基づいて前記揮発性記憶手段に記憶される遊技情報と同一の情報を記憶可能な情報記憶手段と、

前記演算処理手段の演算処理動作をバスの状態により監視し、非動作中に前記揮発性記憶手段に記憶された情報を複写して前記情報記憶手段に記憶させる複写記憶制御手段と、

前記外部装置からのメモリ内容要求指令に基づいて、前記情報記憶手段に複写・記憶さ

10

20

30

40

50

れた情報を前記外部通信端子を介して前記外部装置へ転送する外部通信制御手段と、  
所定のアルゴリズムで暗号化された第１の鍵を外部から取り込む第１の取り込み手段と、

、  
所定のアルゴリズムで暗号化された遊技プログラムを外部から取り込む第２の取り込み手段と、

第２の鍵をあらかじめ格納した格納手段と、

外部から取り込まれた第１の鍵を前記第２の鍵を用いて復号化する第１の復号化手段と

、  
外部から取り込まれた遊技プログラムを前記復号化された第１の鍵を用いて復号化する第２の復号化手段と、

該復号化された遊技プログラムを前記不揮発性記憶手段に書き込む書込み手段と、を備え、

前記演算処理手段は、

前記書込み手段によって不揮発性記憶手段に書き込まれた遊技プログラムに基づいて演算処理を実行することを特徴とする。

請求項１に従属する請求項２記載の発明は、前記遊技用演算処理装置は、

前記不揮発性記憶手段、前記演算処理手段及び前記揮発性記憶手段を備えて遊技制御を行う遊技領域部と、該遊技領域部とは独立して動作可能に構成されて情報管理を行う情報領域部とに区分されてなり、

前記外部通信制御手段は、前記情報領域部に備わることで前記遊技領域部における前記演算処理手段の演算処理動作に関係なく前記情報記憶手段に複写・記憶された情報を前記外部装置へ転送することを特徴とする。

【発明の効果】

【００１０】

請求項１記載の発明によれば、所定のアルゴリズムで暗号化された遊技プログラムを復号化するのに必要な第１の鍵を暗号化して取り込み、且つ、その第１の鍵を復号化するのに必要な第２の鍵を遊技用演算処理装置の内部に保持するので、仮に暗号化された遊技プログラムが第三者の手に渡っても、第１の鍵及び第２の鍵が渡らない限り、暗号化された遊技プログラムを復号化できないから、遊技プログラムの改竄を防止でき、例えば、裏口ムやぶら下がり基板などの不正部品の作成を阻止することができる。

さらに加えて、遊技店から外された使用済みの遊技機から遊技用演算処理装置を取り外し、この遊技用演算処理装置の内部の第２の鍵を読み出すことに成功しても、第１の鍵が存在しないことから遊技プログラムを復号化する手立てがない。よって、より一層、遊技プログラムの改竄が困難となる。

また、演算処理手段が、書込み手段によって不揮発性記憶手段に書き込まれた遊技プログラムに基づいて演算処理を実行することになるので、言い換えれば、所定のアルゴリズムで復号化された遊技プログラムをそのまま実行するので、若し、その遊技プログラムに改竄箇所（又は配布過程でのビットエラー）があった場合は、復号化の過程で第１の鍵と対応しない部分が生じ、当該部分が正常に復号化されないまま不揮発性記憶手段に書き込まれるから、演算処理手段で実行される遊技制御がその部分で異常動作する結果、遊技プログラムの正当性評価を間接的に行うことができ、正当性評価のための特別の回路を要しないというコスト上のメリットが得られる。

さらに、遊技プログラムの実行に基づいて揮発性記憶手段に記憶される記憶情報を演算処理手段の非動作中に情報記憶手段に複写・記憶し、該複写・記憶された記憶情報を判定情報として外部端子を介して外部装置へ出力するので、外部装置にて遊技用演算処理装置の正当性が判定可能になるし、遊技機で不正な遊技制御が実行されているか否かを判定することが可能になる。

また、遊技制御を行う遊技領域部とは独立して動作可能な情報領域部に備わる判定情報出力手段から情報記憶手段に複写・記憶された記憶情報が出力されるので、遊技領域部における演算処理手段の演算処理動作（動作状態）に関係なく記憶情報を外部装置へ転送可

10

20

30

40

50

能である。

【発明を実施するための最良の形態】

【0011】

以下、本発明の実施の形態を、多数のパチンコ遊技機を設置した遊技店（以下「ホール」という）を例にして図面を参照しながら説明する。

1. ホールの全体構成

図1はホールの全体構成を示すブロック図である。図1において、1はホールであり、ホール1にはCR（カードリーダー）式の遊技機10j（jはa、b...；以下同様）が多数設置されたパチンコ島11、状態変化情報記録装置JR、補助状態変化情報記録装置JR  
s、履歴処理装置12、カウンタ用コンピュータCC、FAX装置13、事務所用コンピュータHC、プリンタ14、通信制御装置15～18、玉計数機19、島金庫20、監視カメラシステム21、アナウンスシステム22及び設定・検査装置23などが配置されている。なお、設定・検査装置23は、必要の都度、店内ネットワーク37に接続される。

【0012】

パチンコ島11は、情報収集BOXとも呼ばれる情報収集端末装置31a、31b（以下適宜に「情報収集端末装置31」で代表する）、遊技機10a、10b（同「遊技機10」）、カード式球貸装置32a、32b（同「カード式球貸装置32」）、球切装置33a、33b（同「球切装置33」）、パルスタンク34a、34b（同「パルスタンク34」）及びネットワーク中継装置35（例えば、ルータ）を備えている。なお、パチンコ島11はホール1に複数配置されるが、それぞれの“島”は類似（但し、島ごとに遊技機の機種が異なることが多い）する構成のため、ここでは1つのパチンコ島11について説明することにする。

【0013】

ネットワーク中継装置35は1つのパチンコ島11について、それぞれ1台ずつ配置されるが、その他の各装置（例えば、情報収集端末装置31、球切装置33、パルスタンク34）は遊技機10a、10bと同数だけ（すなわち、遊技機10と対をなして）配置されている。

【0014】

遊技機10a、10bは、遊技状態を制御する遊技制御装置41a、41b（以下適宜に「遊技制御装置41」で代表する）をそれぞれ有しており、遊技制御装置41は役物の制御を行う後述の遊技用演算処理装置（図4及び図5の演算処理装置200を参照；これは、いわゆるアミューズチップ用のICであり、その詳細は後述する）を内蔵している。遊技制御装置41は遊技制御基板やその基板を収納するケース等を含む。

【0015】

遊技機10の側方にはカード式球貸装置32が配置されており、プリペイドカード（PC）を使用した球の貸出し操作等は遊技機10から行うことが可能である。球切装置33は遊技機10の補給タンクへパチンコ島11から球を補給するもので、例えば、球が10個補給される毎に1パルスとなる信号（後述の図2に示す補給球数信号）が球切装置33から出力される。パルスタンク34は遊技機10から外部に回収された遊技終了後の球を計数するもので、パルスタンク34からは、例えば、球の10個流出（回収）ごとに1パルスとなる信号（後述の図2に示す回収球数信号）が出力される。

【0016】

情報収集端末装置31a、31bは、それぞれ、PJ1及びPJ2並びに分配回路42a、42b（以下適宜に「分配回路42」で代表する）を備えている。分配回路42は遊技機10、カード式球貸装置32、球切装置33及びパルスタンク34に接続され、これらの各装置から入出力される信号をPJ1やPJ2に分配して転送する。例えば、分配回路42は、PJ1に対して売上信号、補給球数信号、回収球数信号、大当たり信号、特図回転信号、確変信号及びアミューズ通信信号を分配して転送し、PJ2に対して打止信号、金枠開閉信号、木枠開閉信号、空皿信号（遊技機10の貯留タンクにパチンコ島11から

補給される球量が少なくなったことを検出する信号)、異常信号(不正な電磁波を出す等の不正な磁気力及び電磁波を検出する信号)及び電源断信号を分配して転送する。

【0017】

PJ1は売上信号、補給球数信号、回収球数信号、大当り信号、特図回転信号及び確変信号並びに遊技制御装置41から入出力されるアミューズ通信信号に基づいて、自分が受け持つ遊技機10及び遊技設備装置より出力された遊技情報と、PJ2から転送された遊技情報(状態変化情報)とを併せて演算加工し、収集した遊技情報より遊技情報の変化を検出する処理等を行うとともに、遊技用演算処理装置200の正当性判定(真偽判定)も行うもので、その詳細なブロック構成は後述する。

【0018】

PJ2は遊技機10及び遊技設備装置より収集した主に遊技機10を監視するための状態変化情報(例えば、金枠開放信号、空皿信号等)をPJ1へ転送する処理やPJ1から発射停止要求があった場合に遊技機10を不能動化する処理等を行う。ネットワーク中継装置35は、例えば、ルータ(Router)の機能を有し、島内ネットワーク36と店内ネットワーク37の間を中継接続する装置である。なお、島内ネットワーク36や店内ネットワーク37にはLON(米国エシャロン社によって開発されたLON(Local Operating Network:エシャロン社登録商標)が採用されている。

【0019】

パチンコ島11は店内ネットワーク37を介してJR、JRs、履歴処理装置12、CC、HC、通信制御装置15~18及び設定・検査装置23と接続されている。島内ネットワーク36、ネットワーク中継装置35及び店内ネットワーク37は、全体としてPJ1、PJ2、JR、CC及びHCの間を接続する通信網61(「LON通信網」と言うこともある)を構成する。

【0020】

JRはホール1に1台ずつ設けられている。例えば、遊技機500台に対して1台設置されている。又は、複数階がある場合には各階毎に1台ずつ設置されることもある。JRは各パチンコ島11のPJ1から通報される遊技情報(状態変化情報)を遊技機毎に整理して記録し、JRsはJRをバックアップする。

履歴処理装置12は通信網37に接続されているPJ1、PJ2、JR、JRs等からのエラー情報を記録する装置であり、エラー履歴を事後に分析して故障の発生したノード(PJ1、PJ2、JR、JRs等が接続されたノード)を特定するためのものである。

【0021】

CCとしては、汎用のパーソナルコンピュータを使用することができる。CCは当日の遊技機10の状態変化情報をJR若しくはJRsをポーリングして収集し、状態変化を検出して表示する処理を行う。一般に状態変化情報の中で大当りや確率変動は、CCで当該事象が発生した遊技機10の詳細な遊技情報も確認したい場合が普通なので、この特定の状態変化の場合は直接に該当する遊技機10のPJ1から遊技情報を収集し、先の状態変化情報と併せて詳細な遊技情報を表示する。また、JRがトラブルを起こして情報を収集できない場合は、直ちにバックアップ用のJRsに切り替えて同様の情報収集と表示を行う。

【0022】

さらに、CCで所望の遊技機10の遊技情報を確認したい場合は、直接該当するPJ1から遊技情報を収集して表示する機能もある。CCとHCとの間は専用のネットワークケーブル62(例えば、イーサネット(登録商標))で接続されており、CCで売上や機種情報及び時系列情報等の経営情報を確認したい場合は、HCから当該情報を入手して表示できるようになっている。

なお、CCにはFAX装置13が接続されており、CCで収集分析した情報を所定の印刷フォーマットに加工して外部に送信することができる。

【0023】

HCにも汎用のパーソナルコンピュータを使用することができる。HCは当日や過去分

10

20

30

40

50

の遊技情報を元にして経営判断に資する各種情報を生成するものであり、P J 1 若しくは P J 2 を所定間隔毎にポーリングして遊技情報を収集し、ハードディスクなどに記録するとともに、所定のフォーマットで表示したり印刷したりできるものである。また、H C で特定の遊技機 1 0 の遊技情報を確認したい場合は、直接該当する P J 1 から遊技情報を収集して表示する機能もある。さらに、H C で遊技機 1 0 の状態変化情報（リアル系の情報）を確認したい場合は、ネットワークケーブル 6 2 を介して C C から当該情報を入手して表示することもできる。なお、H C にはプリンタ 1 4 が接続されており、収集した情報を所定のフォーマットで印刷可能である。C C 及び H C は遊技店 1 の全体的な遊技情報を管理する管理装置を構成する。

#### 【 0 0 2 4 】

通信制御装置 1 5 ~ 1 8 は玉計数機 1 9、島金庫 2 0、監視カメラシステム 2 1 及びアナウンスシステム 2 2 と店内ネットワーク 3 7 との間の通信インターフェースを行う装置である。

玉計数機 1 9 は遊技者が獲得した球（例えば、景品交換のため）の計数を行い、計数値を C C 及び H C に転送するとともに、当該遊技者に対して景品交換用の計数結果紙片をプリントアウトして出力する。島金庫 2 0 はホール 1 に設けられた両替機や現金式球貸装置等から回収した硬貨及び紙幣を収納する装置であり、現在の収納金額を H C 及び C C に逐一転送する。

監視カメラシステム 2 1 はホール 1 内に配置された監視カメラを管理して、撮像された画像を記録するシステムであり、アナウンスシステム 2 2 はホール 1 内のアナウンスを手動及び自動的に行うシステムである。

#### 【 0 0 2 5 】

設定・検査装置 2 3 には、例えばノート型のパーソナルコンピュータを使用することができる。設定・検査装置 2 3 は必要に応じて店内ネットワーク 3 7 に接続することができ、接続時に L O N 通信網のアカウントを自動取得し、任意の P J 1 に接続された遊技機 1 0（の遊技制御装置 4 1 に内蔵されている遊技用演算処理装置 2 0 0）をアクセスして正当性判定のための固有 I D を設定することができるものである。

#### 【 0 0 2 6 】

既述のとおり、設定・検査装置 2 3 は“必要の都度”、店内ネットワーク 3 7 に接続される。必要の都度とは、例えば、新台に入れ替える場合であり、入れ替え後に設定・検査装置 2 3 を店内ネットワーク 3 7 に接続し、新台の P J 1 を介してその台（入れ換えられた遊技機 1 0）の遊技制御装置 4 1 に内蔵されている遊技用演算処理装置 2 0 0 をアクセスして正当性判定のための固有 I D を設定する。

#### 【 0 0 2 7 】

なお、P J 1 で遊技用演算処理装置 2 0 0 の正当性を判定する場合に、上記のような固有 I D の判定に加えて、遊技プログラムを判定情報として使用してもよく、その場合には遊技用演算処理装置 2 0 0 に内蔵されている遊技プログラムと同一の基準遊技プログラムを設定・検査装置 2 3 から P J 1 に設定する。P J 1 は遊技用演算処理装置 2 0 0 から遊技プログラムを読み出し、設定された基準遊技プログラムと比較して正当性の判定を行う。

#### 【 0 0 2 8 】

但し、後の説明でも明らかになるが、本実施の形態の遊技用演算処理装置 2 0 0 から読み出された遊技プログラムは、所定の方式で暗号化されたものであるため、比較対照のための遊技プログラム（設定・検査装置 2 3 から P J 1 に設定する遊技プログラム）も同じ方式で暗号化されたものでなければならない。かかる正当性判定の作業では両プログラムの一致性を調べ、一致しないビットが一つでもあれば故障または改竄されたプログラムであると判断するだけなので、作業者に対してプログラムの内容を全く知らせなくても一向に構わない。

#### 【 0 0 2 9 】

一方、暗号化された遊技プログラムは秘匿性が相当高く、かかる正当性判定の段階で仮

10

20

30

40

50

に当該プログラムが流出したとしても、暗号化されていない遊技プログラムに比べてその内容の分析等が極めて困難であるから、裏口ムやぶら下がり基板などの不正部品の製作を阻止できる。

#### 【 0 0 3 0 】

### 2 . P J 1 の構成

次に、P J 1 のブロック構成について説明する。図 2 は P J 1 のブロック図である。図 2 において、P J 1 は C P U 5 1、R O M 5 2、R A M 5 3、E E P R O M 5 4、バックアップ電源 5 5、発振回路 5 6、通信制御装置 5 7、出力インターフェース ( I / F ) 5 8、入力インターフェース ( I / F ) 5 9 及びバス 6 0 を備えている。

#### 【 0 0 3 1 】

C P U 5 1 は R O M 5 2 に格納されている処理プログラムに基づいて自分が受け持つ遊技機 1 0 及び遊技設備装置より出力された遊技情報と、P J 2 より転送された遊技情報 ( 状態変化情報 ) を併せて演算加工し、収集した遊技情報より遊技情報の変化を検出する処理等を行うとともに、遊技用演算処理装置 2 0 0 の正当性判定も行う。R O M 5 2 は遊技用演算処理装置 2 0 0 の正当性判定を行う処理プログラムや遊技情報の収集・加工等のための処理プログラムを格納しており、R A M 5 3 はワークエリアとして用いられる。

#### 【 0 0 3 2 】

E E P R O M 5 4 は当該 P J 1 に接続された遊技用演算処理装置 2 0 0 の固有 I D を記憶する。E E P R O M 5 4 への固有 I D の格納手続きは、設定・検査装置 2 3 によって行われる。また、E E P R O M 5 4 は状態変化情報の監視用の設定値も記憶する。この設定値は C C 若しくは H C によって設定される。

バックアップ電源 5 5 は R A M 5 3 の記憶情報を停電時も保持するための電源である。発振回路 5 6 は C P U 5 1 に制御クロック信号を供給し、通信制御装置 5 7 は島内ネットワーク 3 6 を介して当該 P J 1 と他のネットワーク端末との間の通信制御を行う。また、通信制御装置 5 7 には装置毎に異なる監視装置 I D が格納されており、監視装置 I D は情報の送受信を行う際に当該 P J 1 を識別するために使用される。

#### 【 0 0 3 3 】

出力インターフェース 5 8 は遊技機 1 0 と C P U 5 1 との間の出力インターフェース処理を行うもので、出力インターフェース 5 8 から遊技機 1 0 の遊技制御装置 4 1 に対してアミューズ通信信号 ( 例えば、プログラム要求コマンド ) が出力される。

入力インターフェース 5 9 は遊技機 1 0 及び遊技設備装置 ( 球貸装置 3 2 等 ) と C P U 5 1 との間の入力インターフェース処理を行うもので、アミューズ通信信号、カード式の球貸装置 3 2 C からのカードによる売上信号、現金式の球貸装置 3 2 G からの現金による売上信号、球切装置 3 3 からの補給球数信号、パルスタンク 3 4 からの回収球数信号、遊技制御装置 4 1 からの特図回転信号 ( 特図の回転を知らせる信号 )、大当たり信号、確変信号 ( 確率変動中及び大当たり遊技中に、それを知らせる信号 ) がそれぞれ入力されるようになっている。

ここで、P J 1 及び P J 2 は、全体として、遊技機 1 0 の遊技制御装置 4 1 に含まれる遊技用演算処理装置 2 0 0 の固有 I D を監視して当該遊技用演算処理装置 2 0 0 の正当性を評価する監視装置を構成する。

#### 【 0 0 3 4 】

### 3 . 遊技機の構成

図 3 は遊技機 1 0 を示す図であり、遊技機 1 0 は額縁状の前面枠 7 1 と、ガラスを支持する金枠 ( ガラス枠 ) 7 2 と、遊技領域が形成された遊技盤 7 3 と、前面表示パネル 7 4 と、前面表示パネル 7 4 の下方に設けられた操作パネル 7 5 とを有している。前面枠 7 1 は遊技機 1 0 を設置している木製の機枠 ( 図示略 ) に対して上部蝶番 7 7 及び下部蝶番 7 8 によって開閉可能に支持され、金枠 7 2 は前面枠 7 1 に開閉可能に支持されている。

#### 【 0 0 3 5 】

表示パネル 7 4 は一端側が前面枠 7 1 に開閉可能に支持され、賞球を受ける上皿 8 1 が形成されるとともに、上皿 8 1 の球を球貯留皿 ( 受皿ともいう ) 8 2 に移すために両者を

10

20

30

40

50



接続する通路を開閉するための開閉レバー 83 が設けられている。操作パネル 75 には、灰皿 84 及び前述の球貯留皿 82 が形成されるとともに、球貯留皿 82 に貯留された球を外部下方に抜くための球抜きレバー 85 が設けられている。また、操作パネル 75 の右端部側には玉発射用の操作ノブ 86 が設けられており、遊技機 10 の前面枠 71 の上部には大当たり時に点灯又は点滅する大当たり表示器 87 が設けられている。

#### 【0036】

遊技盤 73 には前面の略円形領域をガイドレール 88 で取り囲んだ遊技領域が形成されており、この遊技領域には、複数の識別情報（いわゆる特別図柄；以下「特図」という）を複数列で変動表示する特図表示装置 89、大入賞口を有する特別変動入賞装置 90、特図始動口として機能する普通変動入賞装置 91（いわゆる普電）、普通変動入賞装置 91 に設けられた普通図柄（いわゆる普図；以下「普図」という）を表示する普図表示装置 92、スルーチャッカー形式の複数の普図始動ゲート 93、複数の一般入賞口 94、風車と呼ばれる複数の打球方向変換部材 96、左右のサイドランプ 97、98、アウト穴 99 などが備えられている。

#### 【0037】

そして、普通変動入賞装置 91 内の入賞流路には特図始動スイッチ 100 が、普図始動ゲート 93 内の通過流路には普図始動ゲートスイッチ 103 が、それぞれ設けられている。また、特別変動入賞装置 90 の大入賞口内における継続入賞流路には継続スイッチ 102 が、一般入賞流路にはカウントスイッチ 101 がそれぞれ設けられている（上記各スイッチは図 4 参照）。

#### 【0038】

特図表示装置 89 の上部には前述した一般入賞口 94 が配置され、また、4 個の特図始動記憶表示器 105 が設けられており、普通変動入賞装置 91 には、4 個の普図始動記憶表示器 106 が設けられている。普図表示装置 92 は、例えば、一桁の数字を表示する 7 セグメントの表示部を有する液晶又は LED 等よりなる表示器であり、この場合、普通図柄（普図）は一桁の数字である。始動記憶表示器 105、106 は、特図あるいは普図の始動記憶数をそれぞれ表示するものである。

#### 【0039】

特図始動スイッチ 100 は普通変動入賞装置 91 に玉が入賞したことを検出し、普図始動ゲートスイッチ 103 は普図始動ゲート 93 を玉が通過したことを検出し、カウントスイッチ 101 は特別変動入賞装置 90 の大入賞口に入った全ての玉を検出し、継続スイッチ 102 は大入賞口に入った玉のうち継続入賞（いわゆる V 入賞）した玉を検出する。

#### 【0040】

なお、遊技盤 73 の遊技領域には、天釘やヨロイ釘などと呼ばれる多数の障害釘が設けられているが、ここでは図面の輻輳を避けるために省略している。また、遊技盤 73 には、その他の各種装飾ランプや LED 等が設けられていてもよい。

また、遊技盤における遊技領域の種類は、いわゆる「第 1 種」に属するものや図柄表示装置を備えた「第 3 種」に属するものを含め種々のものがあるが、本発明は何れの種類にも適用できる。要は、遊技制御を司る遊技用演算処理装置 200 を備えるものであればよい。ちなみに、本実施の形態のものは「第 1 種」に属するタイプである。

#### 【0041】

#### 4. 遊技制御装置の構成

図 4 は遊技制御装置 41 のブロック図であり、遊技制御装置 41 は、パチンコ遊技等に必要の役物制御を行うマイクロコンピュータからなる遊技用演算処理装置 200 と、水晶の固有振動数を分周して所定のクロック信号を発生する発振器 111 と、このクロック信号を更に分周して所定周期（例えば、2ms 周期）のパルス信号（リセット割込み信号 RST）を発生する割込み信号発生回路 118 と、各種センサ信号を入力する入力インターフェース 112 と、各種駆動信号を出力する出力インターフェース 113 と、遊技に必要な効果音（機械音又は音声若しくはその双方）を生成するサウンドジェネレータ 114 と、サウンドジェネレータ 114 からの効果音信号を増幅して遊技機 10 の所定箇所に設置

10

20

30

40

50

されたスピーカ 115 に出力するアンプ 116 と、遊技制御装置 41 と情報収集端末装置 31j (図 1 の情報収集端末装置 31a、31b 参照) との間で信号の受け渡しを行う外部通信用端子 117 と、を含んで構成される。

#### 【0042】

入力インターフェース 112 には、特図始動スイッチ 100、カウントスイッチ 101、継続スイッチ 102、普図始動ゲートスイッチ 103 及びセーフセンサ 104 からの信号が入力される。セーフセンサ 104 は入賞した遊技球を検出する。出力インターフェース 113 からは、情報収集端末装置 31 に遊技情報を出力するための外部情報端子 119、特図表示装置 89 の表示制御を行う表示制御装置 120、特別変動入賞装置 90 である大入賞口を開閉駆動する大入賞口ソレノイド 121、特図始動記憶表示器 105、普図表示装置 92、普通変動入賞装置 91 を駆動する普通電動役物ソレノイド 122、普図始動記憶表示器 106、入賞球に対応して賞球の排出を制御する賞球排出回路 123、各種装飾ランプ、LED (例えばサイドランプ 97、98 等を含む装飾具) 124 に制御信号が出力される。

10

#### 【0043】

### 5. 遊技用演算処理装置 200 の構成

図 5 は遊技用演算処理装置 200 のブロック図である。図 5 において、遊技用演算処理装置 200 はいわゆるアミューズチップ用の IC として製造され、遊技制御を行う遊技領域部 200A と情報管理を行う情報領域部 200B に区分される。

#### 【0044】

まず、遊技領域部 200A は CPU コア (演算処理手段) 201、ROM (不揮発性記憶手段) 202、RAM (揮発性記憶手段) 203、外部バスインターフェース (I/F) 204a、バス切り換え回路 204b、乱数生成回路 205、クロックジェネレータ 206、リセット/割込制御回路 207、アドレスデコーダ 208、出力制御回路 209 及びバス 210 により構成される。

20

CPU コア 201 は遊技制御のための演算処理を行い、ROM 202 はその制御プログラム (遊技プログラム 202a) を格納するとともに、所定領域に正当性確認情報を記憶している。正当性確認情報とは、遊技用演算処理装置 200 の正当性の簡易チェックを行う場合の情報であり、例えば、後述の書込終了コード 213a、初期設定情報 213b、メーカコード (遊技機の製造メーカ毎に割り振られた固有のコード)、認定コード及び固有 ID を使用して所定の演算 (例えば、各情報を加算演算したチェックサム、CRC 等の演算) を行った結果値である。正当性確認情報は第 3 者機関あるいは遊技機の製造メーカが ROM 202 に遊技プログラム 202a を書き込む際に、所定の領域に書き込まれる。なお、遊技機の製造メーカが書き込む際には、その結果値だけが第 3 者機関から知られる。

30

#### 【0045】

遊技用演算処理装置 200 の簡易チェックを行う場合、遊技用演算処理装置 200 の電源立ち上がり時に、遊技用演算処理装置 200 自身が演算した演算値と、遊技プログラム 202a が格納されている ROM 202 の所定領域に予め書き込まれている正当性確認情報 (すなわち、第 3 者機関等によって予め設定された結果値) とを比較判定することで、簡易的な遊技用演算処理装置 200 のチェックを可能にする構成になっている。

40

#### 【0046】

RAM 203 は、遊技領域部 200A における遊技プログラム 202a に基づく処理を実行する際にワークエリア (作業領域) として用いられるものである。

外部バスインターフェース 204a は、メモリリクエスト信号 MREQ、入出力リクエスト信号 IORQ、メモリ書込み信号 WR、メモリ読み出し信号 RD 及びモード信号 MODE などのインターフェースをとるものであり、また、バス切り換え回路 204b は、16 ビットのアドレス信号 A0 ~ A15 や 8 ビットのデータ信号 D0 ~ D7 のインターフェースをとるものである。

#### 【0047】

50

例えば、MODE信号を[H]レベルにした状態で、アドレス信号A0～A15を順次にインクリメントしながら、データ信号D0～D7を加えると、ROM202への書き込みモードとなって遊技機の製造メーカーあるいは第三者機関による遊技プログラム202aの書き込みが可能になる。なお、書き込みモードは遊技プログラムの書き込みを可能にするものであり、後述のブートプログラムを書き込みできるようにするものではない。

また、ROM202への遊技プログラム202aの書き込みが終了すると、後述のパラメータメモリ213の所定領域に書込終了コード213aが記録（例えば、所定のコード若しくは所定ビットを物理的に切断することで記録）されるようになっており、パラメータメモリ213に書込終了コード213aが記録されている場合には、ROM202への新たな遊技プログラムの書き込みができないようになっている。

10

#### 【0048】

乱数生成回路205は遊技の実行過程において遊技価値（例えば、大当たり）を付加するか否か等に係わる乱数（乱数は、大当たりの決定や停止時の図柄の決定等に使用）を生成するもので、一様性乱数を生成する数学的手法（例えば、合同法あるいはM系列法等）を利用している。本実施の形態では、機種に関連した情報を乱数生成の際における種値として利用する。

クロックジェネレータ206は所定のクロック信号を生成する。リセット/割込制御回路207は割込み信号発生回路118からのリセット割込み信号RSTを検出してCPUコア201に知らせる。アドレスデコーダ208は内蔵デバイス及び内蔵コントロール/ステータスレジスタ群のロケーションをメモリマップドI/O方式及びI/OマップドI/O方式によりデコードする。出力制御回路209はアドレスデコーダ208からの信号制御を行って外部端子より8ビットのチップセレクト信号（CS0～CS7）を外部に出力する。バス210はデータバス、アドレスバス及び制御バスを含むものであり、情報領域部200Bまで延びている。

20

#### 【0049】

次に、遊技用演算処理装置200における情報管理を行う情報領域部200Bは、復号化・ROM書き込み回路211、ROM212、パラメータメモリ（格納手段）213、バスモニタ回路214、デュアルポート（DPと略す）RAM215、セキュリティメモリ216、ステータスメモリ217、制御回路218、外部通信制御回路219、バス220、バッファ回路221及び遊技領域部200Aから延びるバス210の一部を含んで構成される。

30

#### 【0050】

復号化・ROM書き込み回路211は、遊技領域部200Aに設けられたROM202への遊技プログラム202aの書き込みモードの際に使用されるもので、モード信号MODEが[H]レベルになっている間、バス切り換え回路204bを介してアドレス信号A0～A15やデータ信号D0～D7を取り込み、そのデータ信号D0～D7に含まれる情報（暗号化生成復号キーや暗号化された遊技プログラム）を復号化処理した後、バス210を介してROM202に出力する（書き込む）というものである。この復号化・ROM書き込み回路211の詳細は後述する。

#### 【0051】

40

ROM212はブートプログラムを格納しており、遊技用演算処理装置200の電源オン時には、まず、ブートプログラムが立ち上がって、所定の簡易チェックを行い、正常であれば遊技プログラムの所定のアドレスに処理を渡すようになっている。パラメータメモリ213は、書込終了コード213a及び初期設定情報213b並びに固定復号キー（発明の要旨に記載の第2の鍵に相当）213cを格納している。

書込終了コード213cとは、先にも述べたとおり、ROM202に遊技プログラム202aを書き込んだことを示す情報である。また、初期設定情報213bとは、遊技機の製造メーカーが遊技プログラム202aを書き込む際に、チップセレクト信号CS0～CS7の用途（入力用/出力用）を設定するための情報であり、例えばCS0、CS1及びCS2を入力用にし、CS3、CS4、CS5、CS6及びCS7を出力用にするという情

50

報である。また、固定復号キー 213c は後述の「暗号化生成復号キー」を復号化（再生）する際のキー（鍵）となる情報であり、望ましくは、その台に固有のユニークな情報（その台固有の情報）にすべきであるが、コストとの兼ね合いで、例えば、ロット毎に固有の情報としてもよい。

#### 【0052】

DPRAM 215 は、バス 210 を介して遊技領域部 200A 側の RAM 203 の内容を複写（コピー）して記憶するもので、遊技領域部 200A 側及び情報領域部 200B 側の双方よりアクセスが可能な構成になっている。

バスモニタ回路 214 は、情報領域部 200B 側より遊技領域部 200A 側のバス 210 の状態監視及び制御を行う。ここでの制御とは、RAM 203 の内容を DPRAM 215 に複写する際のタイミング制御や、遊技プログラム 202a を外部に出力する際（遊技領域部 200A 側のバス 210 を開放して ROM 202 から遊技プログラム 202a を読み込んで情報領域部 200B 側より外部に出力する際）のタイミング制御である。なお、遊技プログラム 202a は、後述の外部通信制御回路 219 で暗号化されてから出力される。

#### 【0053】

ここで、DPRAM 215 へのデータアクセスについて説明する。DPRAM 215 には遊技領域部 200A のバス 210（アドレスバス、データバス及び制御バスを含む）がバッファ回路 221 を介して接続されており、RAM 203 の所定アドレスに情報を書き込む際に、DPRAM 215 の同一アドレスにも同一情報が書き込まれるように複写処理が行われる。但し、制御バスのうち RD 信号（読み出し制御信号）は DPRAM 215 に接続されない。

#### 【0054】

なお、情報の複写という点で、RAM 203 と DPRAM 215 については情報の書き込み速度や好ましい書き込みタイミングが異なることもあるので、DPRAM 215 側に接続されるアドレスバス、データバス及び制御バスにバッファ回路 221 を設け、そのバッファ回路 221 をバスモニタ回路 214 でコントロール（例えば、RAM 203 のデータをプールして書き込むタイミングを遅らせるような制御）するようにし、高速動作の RAM 203 の内容を確実に DPRAM 215 に複写する（高速動作の RAM 203 の内容を複写すればよいので、DPRAM 215 への複写タイミングは遅れてもバッファに複写内容を逐次入れておくことで確実な複写が可能である）。これにより、データのビット落ち等を防いで確実にデータの複写を行う。

#### 【0055】

セキュリティメモリ 216（例えば、EEPROM で構成）には遊技用演算処理装置 200 の識別や正当性の判定のために使用する固有 ID、メーカーコード（遊技機の製造メーカーコード）及び認定コード（第 3 者機関により検査が合格した遊技機に付与される番号で認可された遊技機の認可コードである）が書き込まれている。セキュリティメモリ 216 は、遊技用演算処理装置 200 の固有情報（ここでは固有 ID）を記憶する固有情報記憶手段を構成する。

#### 【0056】

ステータスメモリ 217 は、制御回路 218 が DPRAM 215 の内容を参照して遊技情報の状態変化情報を検出して書き込むための記憶領域である。DPRAM 215 には遊技領域部 200A 側の RAM 203 に格納されている情報と同一の情報が同一のアドレスに書き込まれるようになっており、予め遊技領域部 200A 側の RAM 203 の特定アドレスに遊技情報を書き込むようにしておけば、情報領域部 200B 側では DPRAM 215 よりその特定アドレスから情報を取得することで状態変化情報を得ることができる。このように取り決めをしておかないと、情報領域部 200B 側で RAM 203 の情報の内容がわからないからである。

#### 【0057】

制御回路 218 は情報領域部 200B 側を制御するもので、バッファメモリ（図では単

10

20

30

40

50

に「メモリ」と表記してある)を有している。制御回路218は、例えば、バスモニタ回路214を介してCPUコア201の動作を監視し、非動作中に遊技領域部200AのRAM203の内容を情報領域部200BのDPRAM215へコピーする。また、外部装置であるPJ1からのメモリ内容要求指令に応答して情報領域部200BのDPRAM215の内容を外部へ転送したり、遊技プログラム要求指令に応答してバスモニタ回路214を介してROM202内の遊技プログラムを外部へ転送したりする。制御回路218のメモリは、転送時のタイミング調節のために用いられる。

#### 【0058】

外部通信制御回路219は前述のPJ1(図2参照)との通信を行うもので、例えば、外部からの指令に基づいて演算処理装置200内に格納されている情報(例えば、状態変化情報、遊技プログラム、書込終了コード及び固有ID等)を暗号化した後、外部へ転送する等の処理を行う。

10

遊技用演算処理装置200では、遊技領域部200Aと情報領域部200Bがバスモニタ回路214を介して独立して動作する。すなわち、情報領域部200B側は遊技領域部200AにおけるCPUコア201の作動に関係なく(プログラム実行に関係なく)動作可能である。

#### 【0059】

#### 6. 復号化・ROM書込み回路211の構成

図6は、復号化・ROM書込み回路211を含む要部のブロック図である。復号化・ROM書込み回路211は、キー復号回路(第1の取り込み手段、第1の復号化手段)211a、プログラム復号回路(第2の取り込み手段、第2の復号化手段)211b、プログラム書込み回路211c、生成復号キー一時記憶部211d及び遊技プログラム一時記憶部211eを備えており、前述のバス切り換え回路204b(図5参照)を介して暗号化生成復号キー(発明の要旨に記載の第1の鍵に相当)300と暗号化遊技プログラム301を取り込み、パラメータメモリ213の固定復号キー213cを用いて暗号化生成復号キー300を復号化するとともに、復号化された生成復号キーを用いて暗号化遊技プログラム301を復号化し、復号化された遊技プログラム202aをROM202に書き込むというものである。

20

#### 【0060】

二つの一時記憶部(生成復号キー一時記憶部211d及び遊技プログラム一時記憶部211e)は、その名前が示すとおりデータの“一時記憶”を行うものであり、記憶期間は少なくとも復号化された遊技プログラムをROM202に書き込むまでの間、言い換えれば、復号化された遊技プログラムがROM202に書き込まれた後はその記憶データを完全に消し去るものである。これは、使用済みの遊技機10がホール1から外されて第三者の手に渡った場合でも、暗号化遊技プログラム301の復号化に用いるキーを不明にするためのセキュリティ対策である。

30

#### 【0061】

なお、図では、復号化・ROM書込み回路211に取り込まれる暗号化生成復号キー300と暗号化遊技プログラム301がフロッピー(登録商標)ディスクに収められているが、これは、何らかの記憶媒体又は通信媒体を介して取り込まれることを意味するものであって、その媒体を(フロッピー(登録商標)ディスクに)特定するものではない。

40

#### 【0062】

ここで、暗号化遊技プログラム301は、前述のプログラム開発段階における目的プログラムを所定の暗号化アルゴリズム(特に限定しないが、例えば、DES: Data Encryption Standardなど)で暗号化したものであり、また、その暗号化遊技プログラム301を復号化するための暗号化生成復号キー300も、同様のアルゴリズムで暗号化したものである。

#### 【0063】

したがって、(1)仮に復号化・ROM書込み回路211に取り込む前の暗号化遊技プログラム301を入手したとしても、暗号化生成復号キー300を入手しなければ暗号化

50

遊技プログラム 301 の解読を行えないから、また、(2) 暗号化遊技プログラム 301 と暗号化生成復号キー 300 の両方を入手したとしても、暗号化生成復号キー 300 の復号化に必要な固定復号キー 213c を入手しなければ暗号化生成復号キー 300 の解読を行えないから、結局、裏口ムやぶら下がり基板などの不正部品の作製を阻止して、セキュリティ性を向上できるという効果が得られる。

#### 【0064】

これは、暗号化遊技プログラム 301 の復号化に必要な秘密鍵（生成復号キー）を暗号化したうえ、さらに、その暗号化生成復号キー 300 の復号化に必要な秘密鍵（固定復号キー 213c）を演算処理装置 200 のパラメータメモリ 213 にあらかじめ書き込んだからであり、要するに、鍵を二重にして最後の鍵（固定復号キー 213c）を演算処理装置 200 に組み込んだからであり、最後の鍵さえ第三者の手に渡らなければ暗号化遊技プログラム 301 を解読できないからである。

10

#### 【0065】

また、本実施の形態によれば、暗号化遊技プログラム 301 を復号化・ROM 書込み回路 211 で復号化して ROM 202 に書き込むため、若し、その暗号化遊技プログラム 301 に改竄箇所（又は配布過程でのビットエラー）がある場合は、復号化の過程で生成復号化キー 300 と対応しない部分が生じ、当該部分が壊れた（正常に復号化されない）まま ROM 202 に書き込まれるから、CPU コア 201 で実行される遊技制御がその部分で異常動作（仕様でない動作；典型的には暴走）する結果、遊技プログラムの正当性評価（改竄若しくはバグを含むかどうかの評価）を間接的に行うことができ、正当性評価のための特別の回路を要しないというメリットも得られる。

20

#### 【0066】

なお、本実施の形態では、外部から取り込んだ暗号化生成復号キー 300 をキー復号回路 211a で復号化し、この復号化されたキーを用いて暗号化遊技プログラム 301 を復号化しているが、これに限らない。例えば、暗号化遊技プログラム 301 の復号化キー（復号化のための鍵）をあらかじめパラメータメモリ 213 などに記憶しておき、このキーを用いて、暗号化遊技プログラム 301 を復号化してもよい。

これによれば、暗号化遊技プログラム 301 を復号化するのに必要な鍵を内部に保持（例えば、パラメータメモリ 213 などに記憶）するので、仮に暗号化遊技プログラム 301 が第三者の手に渡っても、復号化のための鍵を入手しない限り、暗号化遊技プログラム 301 を復号化することができない。よって、第三者は原始プログラム（復号化された遊技プログラムと同等である）の内容が理解できないため、遊技プログラムを自分達の都合に合わせて変更することができず、その結果、遊技プログラムの改竄を防止でき、例えば、裏口ムやぶら下がり基板などの不正部品の作製を阻止することができるうえ、さらに、暗号化生成復号キー 300 を配布する必要がないので、セキュリティ性を向上できる。

30

#### 【図面の簡単な説明】

#### 【0067】

【図 1】ホールの全体構成を示すブロック図である。

【図 2】PJ1 のブロック図である。

【図 3】遊技機の正面図である。

40

【図 4】遊技制御装置のブロック図である。

【図 5】遊技用演算処理装置のブロック図である。

【図 6】復号化・ROM 書込み回路を含む要部のブロック図である。

【図 7】マイクロコンピュータ一般のプログラム開発段階を示す図である。

#### 【符号の説明】

#### 【0068】

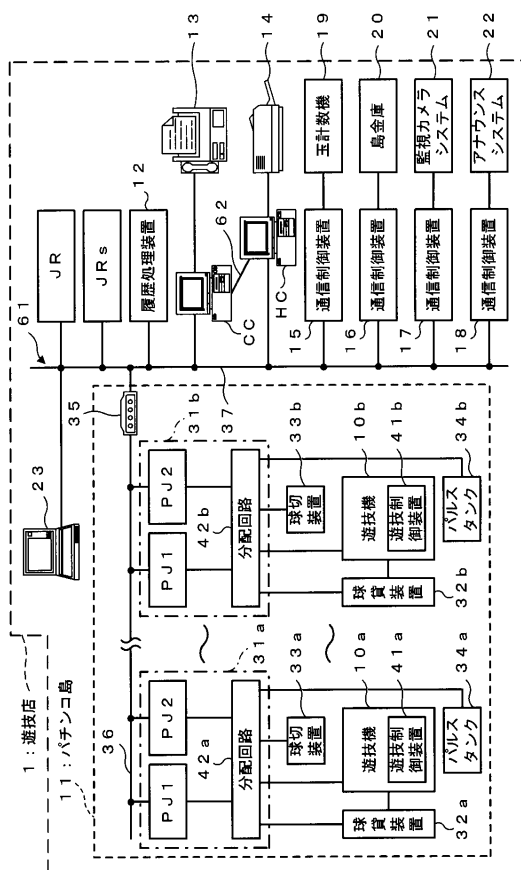
- 10 遊技機
- 23 設定・検査装置
- 200 CPU コア（演算処理手段）
- 202 ROM（不揮発性記憶手段）

50

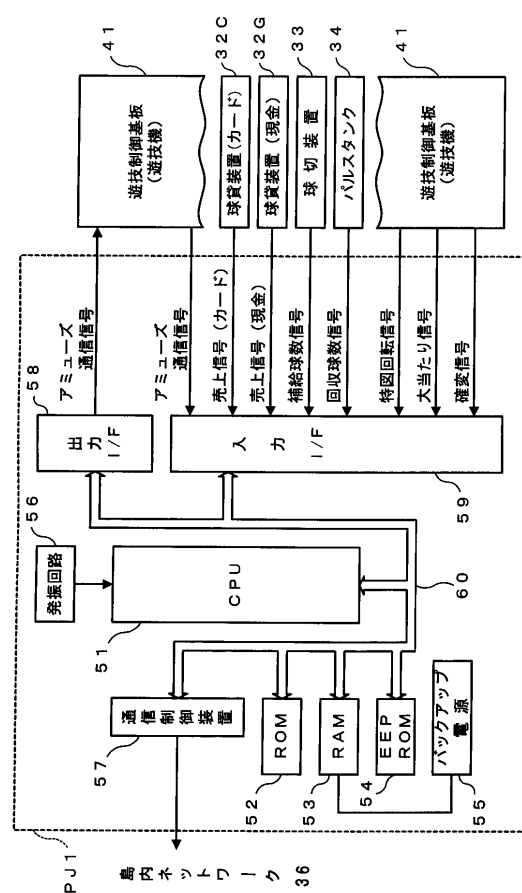
- |         |                                   |
|---------|-----------------------------------|
| 2 0 2 a | 遊技プログラム                           |
| 2 0 3   | R A M（揮発性記憶手段）                    |
| 2 1 1 a | キー復号回路（第 1 の取り込み手段、第 1 の復号化手段）    |
| 2 1 1 b | プログラム復号回路（第 2 の取り込み手段、第 2 の復号化手段） |
| 2 1 1 c | プログラム書込み回路（書込み手段）                 |
| 2 1 3   | パラメータメモリ（格納手段）                    |
| 2 1 3 c | 固定復号キー（第 2 の鍵）                    |
| 2 1 5   | D P R A M（情報記憶手段）                 |
| 2 1 8   | 制御回路（複写記憶制御手段）                    |
| 2 1 9   | 外部通信制御回路（外部通信制御手段）                |
| 2 2 1   | バッファ回路（バッファ手段）                    |
| 3 0 0   | 暗号化生成復号キー（第 1 の鍵）                 |
| 3 0 1   | 暗号化遊技プログラム（暗号化された遊技プログラム）         |
| P J 1   | 外部装置                              |

10

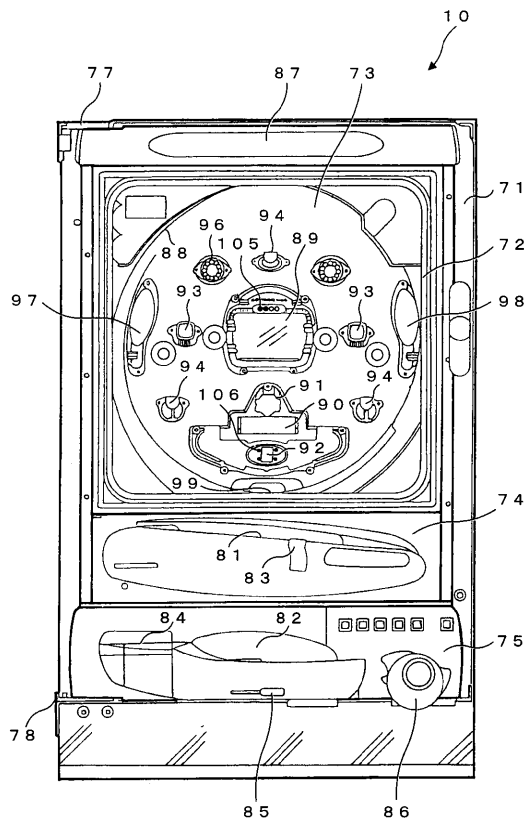
【 図 1 】



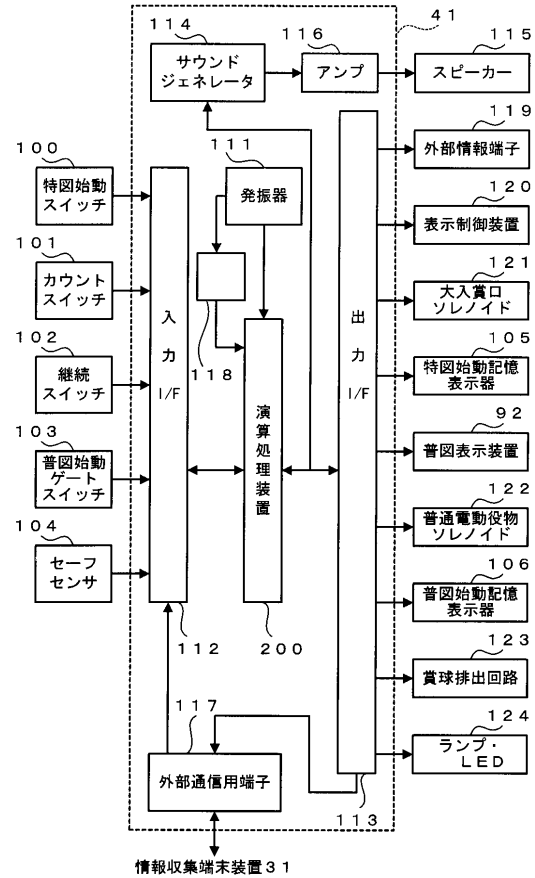
【圖 2】



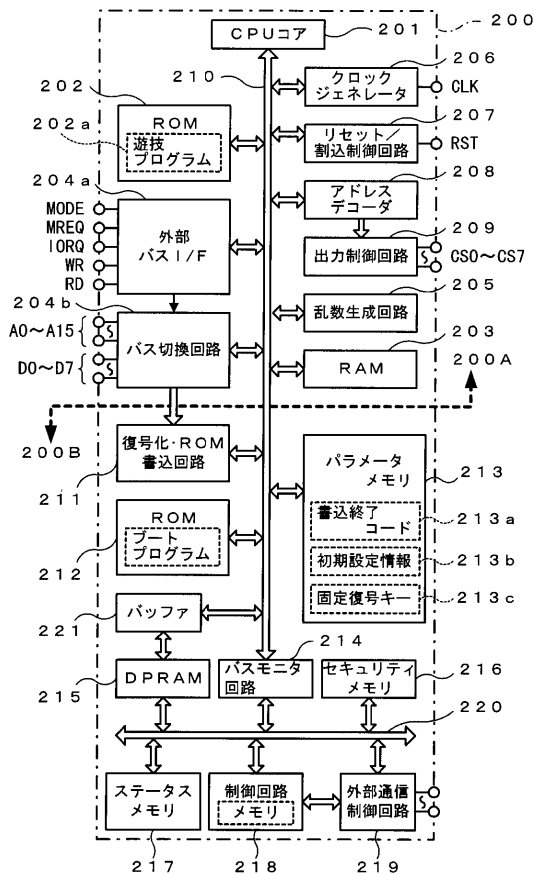
【図 3】



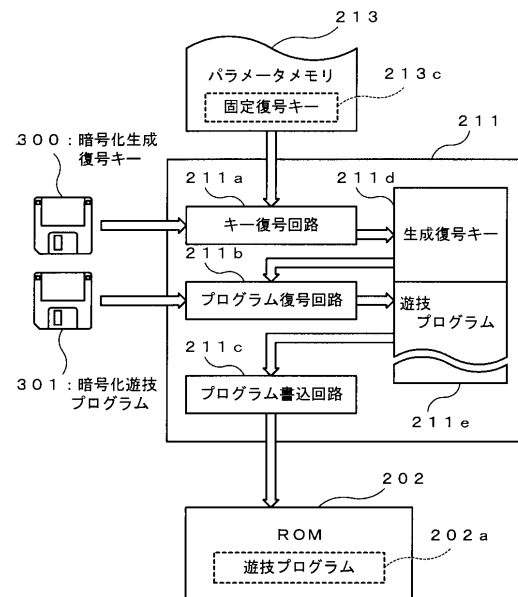
【図 4】



【図 5】

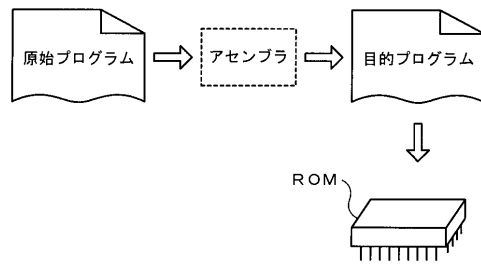


【図 6】





【図 7】



---

フロントページの続き

- (56)参考文献 特開2007-260476(JP,A)  
特開2008-023370(JP,A)  
特開平08-155114(JP,A)  
特開平06-165857(JP,A)

- (58)調査した分野(Int.Cl., DB名)  
A63F 7/02