【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】平成18年3月9日(2006.3.9)

【公表番号】特表2005-519559(P2005-519559A)
【公表日】平成17年6月30日(2005.6.30)
【年通号数】公開・登録公報2005-025
【出願番号】特願2003-575507(P2003-575507)
【国際特許分類】
Ｈ０３Ｇ　3/02　(2006.01)
Ｈ０３Ｇ　3/10　(2006.01)
【ＦＩ】
Ｈ０３Ｇ　3/02　Ａ
Ｈ０３Ｇ　3/10　Ａ

【手続補正書】
【提出日】平成18年1月19日(2006.1.19)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
アナログ増幅器用の利得制御の精度が改善された調整可能な利得制御（ＡＧＣ）システムであって、
選択可能なオフセット信号を供給するオフセット回路と、
利得選択信号および前記オフセット信号に依存する利得設定信号を供給する利得設定源と、
前記オフセット信号および前記利得設定信号に結合され、前記アナログ増幅器に利得制御信号を供給するＡＧＣ回路であって、前記ＡＧＣ回路に対応するプロセス変数に対する前記利得制御信号を前記オフセット信号に従って補償して、複数の利得選択信号にそれぞれ対応する複数の所定の利得を前記アナログ増幅器に供給する前記ＡＧＣ回路とを組合わせた形で備える、調整可能な利得制御（ＡＧＣ）システム。
【請求項２】
前記オフセット回路が、所定の抵抗比に従って複数の有効オフセット信号を生成する、請求項１に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項３】
前記オフセット回路が、３ビットのオフセット選択信号に従って８個の前記有効オフセット信号のうちの１つを選択して、前記オフセット信号を供給する、請求項２に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項４】
前記オフセット回路が、デジタル選択信号を受信し、それに応じた前記オフセット信号を供給するデジタル－アナログ変換器を含む、請求項１に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項５】
前記利得設定源が、デジタル利得選択信号を受信し、それに応じた前記利得設定信号を供給するデジタル－アナログ変換器を含む、請求項１に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項６】

前記ＡＧＣ回路が、対数線形利得制御信号を供給するフィードバック・ループをさらに含み、前記複数の所定の利得の対数が、複数の所望の利得に対応する前記複数の利得選択信号の一次関数である、請求項１に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項７】
前記ＡＧＣ回路が、前記一次関数が所定の利得こう配を有するように、前記対数線形利得制御信号を供給する前記フィードバック・ループをさらに含む、請求項６に記載の調整可能な利得制御（ＡＧＣ）システム。
【請求項８】
アナログ増幅器に対して改善された利得制御を行う調整可能な利得制御（ＡＧＣ）システムで使用する方法であって、
選択可能なオフセット信号を供給すること、
利得選択信号および前記オフセット信号に依存する利得設定信号を供給すること、
前記オフセット信号および前記利得設定信号に応じて、前記アナログ増幅器に対して利得制御信号を生成し、前記ＡＧＣシステムに対応する処理変数に対する前記利得制御信号を前記オフセット信号により補償して、複数の利得選択信号にそれぞれ対応する複数の所定の利得を前記アナログ増幅器に供給することを備える方法。
【請求項９】
前記オフセット信号を供給することが、所定の抵抗比に従って複数の有効オフセット信号を供給し、前記複数の有効オフセット信号のうちの１つをデジタルオフセット選択信号に基づいて選択して、前記オフセット信号を供給することを含む、請求項８に記載の方法。
【請求項１０】
前記利得設定信号を供給することが、所定の抵抗比に従って、前記オフセット信号に依存する複数の有効利得設定信号を生成し、前記複数の有効利得設定信号のうちの１つをデジタル利得選択信号に基づいて選択して、前記利得設定信号を供給することをさらに含む、請求項８に記載の方法。
【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】０００４
【補正方法】変更
【補正の内容】
【０００４】
本発明は、通信設備および調整可能な利得制御のための改良形の装置および方法に関する。１つの態様においては、本発明は、アナログ増幅器用の利得制御の精度が改善された調整可能な利得制御（ＡＧＣ）システムである。このＡＧＣシステムは、選択可能なオフセット信号を供給するオフセット回路と、利得選択信号およびオフセット信号に依存する利得設定信号を供給する利得設定源と、オフセット信号および利得設定信号に結合され、利得制御信号をアナログ増幅器に供給するＡＧＣ回路とを含む。該ＡＧＣ回路は、ＡＧＣ回路に対応するプロセス変数に対する利得制御信号をオフセット信号により補償して、複数の利得選択信号にそれぞれ対応する複数の所定の利得をアナログ増幅器に供給する。
【手続補正３】
【補正対象書類名】明細書
【補正対象項目名】０００５
【補正方法】削除
【補正の内容】
【手続補正４】
【補正対象書類名】明細書
【補正対象項目名】０００６
【補正方法】変更
【補正の内容】
【０００６】

一態様においては、本発明は、アナログ増幅器に対して改善された利得制御を行うための調整可能な利得制御（ＡＧＣ）システムで使用する方法である。該方法は、選択可能なオフセット信号を供給すること、利得選択信号およびオフセット信号に依存する利得設定信号を供給すること、オフセット信号および利得設定信号に応じて、アナログ増幅器に対する利得制御信号を生成し、ＡＧＣシステムに対応するプロセス変数に対する利得制御信号をオフセット信号により補償して、複数の利得選択信号にそれぞれ対応する複数の所定の利得をアナログ増幅器に供給することを含む。