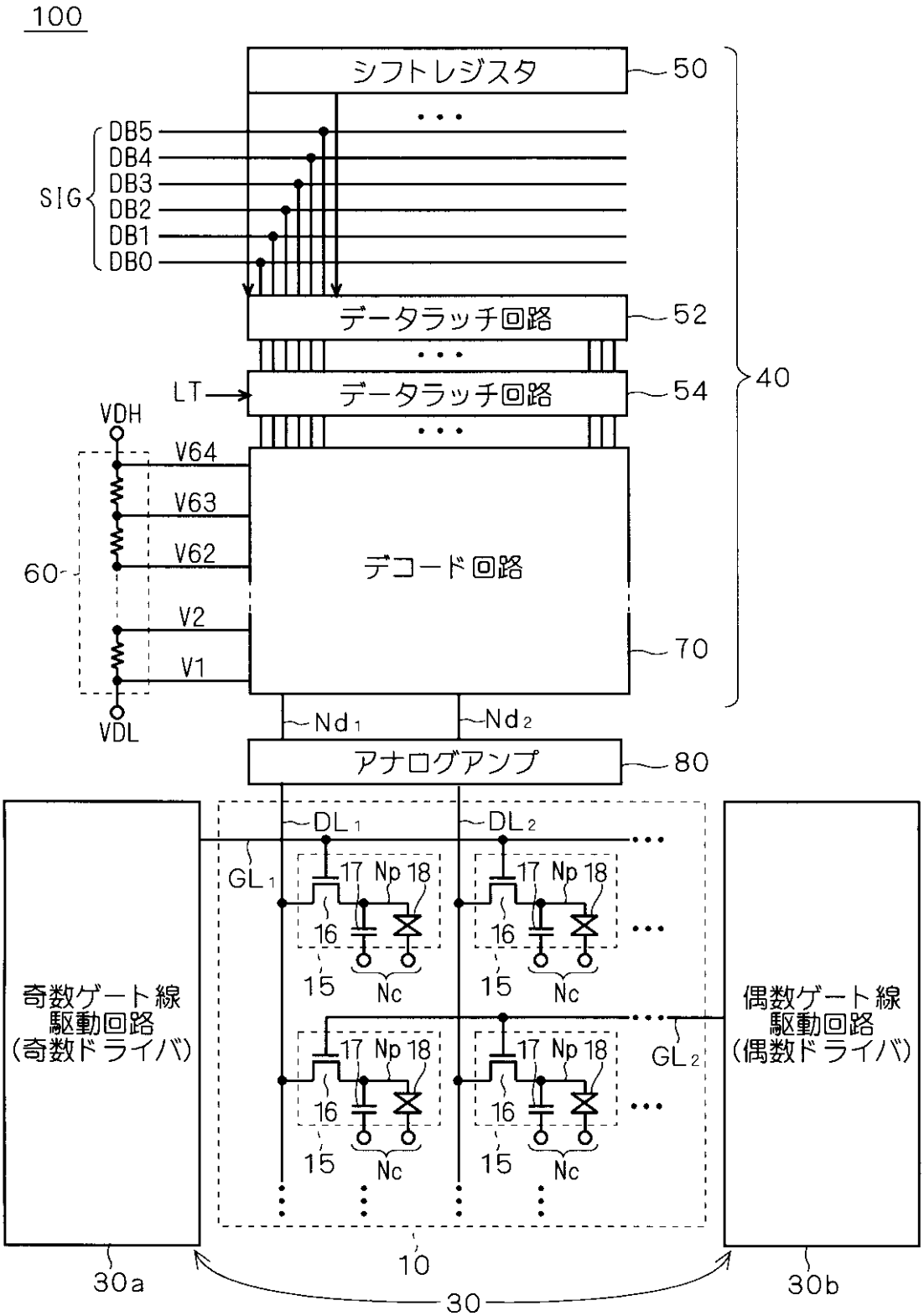
【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第２区分
【発行日】平成25年3月7日(2013.3.7)

【公開番号】特開2011-158872(P2011-158872A)
【公開日】平成23年8月18日(2011.8.18)
【年通号数】公開・登録公報2011-033
【出願番号】特願2010-25162(P2010-25162)
【国際特許分類】
Ｇ０９Ｇ　3/20　(2006.01)
Ｇ０９Ｇ　3/36　(2006.01)
Ｇ０２Ｆ　1/133　(2006.01)
Ｈ０３Ｋ　19/0175　(2006.01)
Ｈ０３Ｋ　19/096　(2006.01)
Ｈ０３Ｋ　23/44　(2006.01)
Ｈ０３Ｋ　19/017　(2006.01)
Ｈ０３Ｋ　17/04　(2006.01)
Ｈ０３Ｋ　17/687　(2006.01)
Ｇ１１Ｃ　19/28　(2006.01)
Ｇ１１Ｃ　19/00　(2006.01)
【ＦＩ】
Ｇ０９Ｇ　3/20　６２２Ｅ
Ｇ０９Ｇ　3/20　６２２Ｄ
Ｇ０９Ｇ　3/20　６２２Ｍ
Ｇ０９Ｇ　3/20　６２２Ｇ
Ｇ０９Ｇ　3/20　６２１Ｌ
Ｇ０９Ｇ　3/20　６１２Ｋ
Ｇ０９Ｇ　3/36
Ｇ０２Ｆ　1/133　５５０
Ｈ０３Ｋ　19/00　１０１Ｆ
Ｈ０３Ｋ　19/096　Ｂ
Ｈ０３Ｋ　23/44
Ｈ０３Ｋ　19/017
Ｈ０３Ｋ　17/04　Ｆ
Ｈ０３Ｋ　17/687　Ｆ
Ｇ１１Ｃ　19/28　Ｄ
Ｇ１１Ｃ　19/00　Ｊ

【手続補正書】
【提出日】平成25年1月18日(2013.1.18)
【手続補正１】
【補正対象書類名】図面
【補正対象項目名】図１
【補正方法】変更
【補正の内容】

【図１】


100
シフトレジスタ
50
SIG
DB5
DB4
DB3
DB2
DB1
DB0
データラッチ回路
52
LT
データラッチ回路
54
40
VDH
V64
V63
V62
60
デコード回路
V2
V1
70
VDL
Nd1
Nd2
アナログアンプ
80
DL1
DL2
GL1
17
Np
18
16
15
Nc
GL2
奇数ゲート線
駆動回路
(奇数ドライバ)
偶数ゲート線
駆動回路
(偶数ドライバ)
10
30a
30
30b