

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6407985号  
(P6407985)

(45) 発行日 平成30年10月17日(2018.10.17)

(24) 登録日 平成30年9月28日(2018.9.28)

(51) Int.Cl.	F I
<b>H04B 5/02 (2006.01)</b>	H04B 5/02
<b>H04B 1/59 (2006.01)</b>	H04B 1/59

請求項の数 12 (全 20 頁)

(21) 出願番号	特願2016-521470 (P2016-521470)	(73) 特許権者	595020643
(86) (22) 出願日	平成26年6月13日 (2014.6.13)		クァアルコム・インコーポレイテッド
(65) 公表番号	特表2016-528767 (P2016-528767A)		QUALCOMM INCORPORATED
(43) 公表日	平成28年9月15日 (2016.9.15)		アメリカ合衆国、カリフォルニア州 92
(86) 国際出願番号	PCT/US2014/042228		121-1714、サン・ディエゴ、モア
(87) 国際公開番号	W02014/204793		ハウス・ドライブ 5775
(87) 国際公開日	平成26年12月24日 (2014.12.24)	(74) 代理人	100108855
審査請求日	平成29年5月18日 (2017.5.18)		弁理士 蔵田 昌俊
(31) 優先権主張番号	13/920,670	(74) 代理人	100109830
(32) 優先日	平成25年6月18日 (2013.6.18)		弁理士 福原 淑弘
(33) 優先権主張国	米国 (US)	(74) 代理人	100158805
			弁理士 井関 守三
		(74) 代理人	100194814
			弁理士 奥村 元宏

最終頁に続く

(54) 【発明の名称】 低電力発振器回路を使用した遠隔 NFC デバイス検出を改善するための方法及び装置

## (57) 【特許請求の範囲】

## 【請求項 1】

誘導通信の方法であって、  
 水晶発振器を使用して低電力発振器 (LP O) を較正することと、  
 近距離場通信 (NFC) アンテナに関連する周波数振動を、前記 NFC アンテナに接続  
 され、較正された前記 LP O を使用してモニタすることと、  
 基準周波数からの周波数振動が、周波数偏差閾値よりも大きいことを決定することと、  
 NFC チップが前記決定に応じて NFC ポーリング手順を実行することと、  
 を備え、  
 前記基準周波数は、1 つ以上の以前の決定に基づいて、適応的に決定される、方法。

10

## 【請求項 2】

前記較正は、周期的に実行される、請求項 1 に記載の方法。

## 【請求項 3】

前記較正は、前記水晶発振器を使用するサブシステムが駆動される時、実行される、請  
 求項 1 に記載の方法。

## 【請求項 4】

前記較正は、整数のウェークアップ周期につき 1 度実行され、ここで、前記整数は、1  
 より大きい、請求項 1 に記載の方法。

## 【請求項 5】

前記モニタすることは、連続して実行される、請求項 1 に記載の方法。

20

## 【請求項 6】

前記周波数振動の発生回数は、持続時間に渡って平均化される、請求項 1 に記載の方法。

## 【請求項 7】

誘導通信のための装置であって、

水晶発振器を使用して低電力発振器（LPO）を較正するための手段と、

近距離場通信（NFC）アンテナに関連する周波数振動を、前記 NFC アンテナに接続され、較正された前記 LPO を使用してモニタするための手段と、

基準周波数からの周波数振動が、周波数偏差閾値よりも大きいことを決定するための手段と、

前記決定に応じて NFC ポーリング手順を実行するための手段と、

を備え、

前記基準周波数は、1 つ以上の以前の決定に基づいて、適応的に決定される、装置。

## 【請求項 8】

前記較正は、周期的に実行される、請求項 7 に記載の装置。

## 【請求項 9】

前記較正は、前記水晶発振器を使用するサブシステムが駆動される時、実行される、請求項 7 に記載の装置。

## 【請求項 10】

前記較正は、整数のウェークアップ周期につき 1 度実行され、ここで、前記整数は、1 より大きい、請求項 8 に記載の装置。

## 【請求項 11】

前記モニタすることは、連続して実行される、請求項 7 に記載の装置。

## 【請求項 12】

前記周波数振動の発生回数は、持続時間に渡って平均化される、請求項 7 に記載の装置。

## 【発明の詳細な説明】

## 【優先権の主張】

## 【0001】

[0001] 本特許出願は、「低電力発振器回路を使用した遠隔 NFC デバイス検出を改善するための方法及び装置（METHODS AND APPARATUS FOR IMPROVING REMOTE NFC DEVICE DETECTION USING A LOW POWER OSCILLATOR CIRCUIT）」と題され、2013 年 6 月 18 日に  
出願された非仮出願第 13 / 920, 670 号に優先権を主張し、それは本出願の譲受人に譲渡され、これにより参照によって本明細書に明確に組み込まれる。

## 【技術分野】

## 【0002】

[0002] 開示された態様は、一般にデバイス間の通信に関し、より具体的には、NFC アンテナ及びマッチングネットワークに接続された発振器回路の使用を通じて、遠隔近距離場通信（NFC）デバイス検出を改善するための方法及びシステムに関する。

## 【背景技術】

## 【0003】

[0003] 技術の進歩は、より小型で、より強力なパーソナルコンピューティングデバイスをもたらした。例えば、それぞれ小型で、軽く、且つユーザによって容易に持ち運ばれることができる携帯用ワイヤレス電話、携帯情報端末（PDA）、及びページングデバイスのようなワイヤレスコンピューティングデバイスを含む、様々な携帯用パーソナルコンピューティングデバイスが現在存在している。より具体的には、例えば、携帯用ワイヤレス電話は、ワイヤレスネットワーク上で音声及びデータパケットを通信するセルラ電話を更に含む。多くのこのようなセルラ電話は、増大し続ける計算能力を伴いながら製造されており、それ故に、小型のパーソナルコンピュータ及びハンドヘルド PDA と同等になり

10

20

30

40

50

つつある。更に、このようなデバイスは、セルラ通信、ワイヤレスローカルエリアネットワーク (WLAN) 通信、NFC 等のような、様々な周波数及び適用可能なカバレッジエリアを使用する通信を可能にする。

【 0 0 0 4 】

[0004] NFC を使用する時、ポーラデバイス (poller device) にとって、可能な限り少ない電力を使用して、リスナデバイス (例えば、パッシブタグ、パッシブタグとして機能するアクティブなデバイス等) が近くにあることを検出できることが望ましい。典型的なアプリケーションにおいて、ポーラデバイスは、その時間のほとんどを (ある負荷周期でリッスンとスリープの間を循環する) リスニングモードで費やするので、電力は、特定の関心事項である。

10

【 0 0 0 5 】

[0005] 現在は、ポーラデバイスは、キャリア信号の送信及び負荷変調応答 (load modulation response) をリッスンするために、完全にアクティベートされ得る (TX + RX アンテナ)。代替的に、ポーラデバイスは、TX アンテナを活性化し、電力消費をモニタし得、及び/又はポーラデバイスは、TX アンテナを活性化し、周波数スイープに亘って電力消費をモニタし得る。この場合、遠隔 NFC デバイス検出は、発振器周波数と既知の周波数基準との比較に基づき得る。NFC リーダチップがワイヤレス通信デバイス (WCD) に統合されている時、それは専用水晶発振器を使用し得るか、他のチップおよびサブシステムと水晶発振器を共有し得る。高品質水晶発振器は、高品質基準信号を提供し得るが、それはまた著しく高い電流 (significantly high current) を消費し得る。現在、NFC チップは、タグ検出を実行するためにスリープ状態から周期的に起動し得る。そのような態様では、NFC チップは、共有システム低電力基準クロック (shared system low power reference clock) か、集積化クリスタルレス低電力発振器 (an integrated low crystal-less low power oscillator) (LPO) かの何れかを使用して、ウェークアップ間の時間 (time between wake ups) を測定し得る。その後、NFC チップは、遠隔 NFC デバイス検出のために高品質水晶発振器をオンにし得る。したがって、平均電力消費に対する水晶発振器の影響は、検出時間を乗算し、ウェークアップ間隔で除算される、水晶発振器によって使用される電力として計算され得る。

20

【 0 0 0 6 】

[0006] したがって、過度な電力消費なしに遠隔 NFC デバイスを検出するためのメカニズムを提供する改善された装置及び方法が望まれ得る。

30

【発明の概要】

【 0 0 0 7 】

[0007] 以下は、1つ又は複数の態様の基本的な理解を提供するために、そのような態様の簡略化された概要を提示する。この概要は、企図される全ての態様の広範な概観ではなく、そして全ての態様の主要又は重要な要素を特定するようにも、任意又は全ての態様の範囲を詳細に叙述するようにも、意図されない。その唯一の目的は、後に提示されるより詳細な説明への前置きとして、簡略化された形式で1つ又は複数の態様のうちの幾つかの概念を提示することである。

【 0 0 0 8 】

40

[0008] 1つ又は複数の態様及びそれらの対応する開示に従って、様々な態様が、過度な電力消費なしに遠隔 NFC デバイスを検出するためのメカニズムを提供することに関連して説明される。1つの例では、通信デバイスは、較正された LPO を使用して NFC アンテナに関連する周波数振動 (frequency oscillation) をモニタし、基準周波数からの周波数振動の発生回数が周波数偏差閾値 (frequency deviation threshold) よりも大きいことを決定し、その決定に応じて NFC ポーリング手順 (NFC polling procedure) を実行するように装備される。

【 0 0 0 9 】

[0009] 関連する態様によると、過度な電力消費なしに遠隔 NFC デバイスを検出するためのメカニズムを提供するための方法が提供される。この方法は、較正された LPO を

50

使用してNFCアンテナに関連する周波数振動をモニタすることを含むことができる。更に、この方法は、基準周波数からの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定することを含むことができる。更に、この方法は、その決定に応じてNFCポーリング手順を実行することを含み得る。

【0010】

[0010] 別の態様は、過度な電力消費なしに遠隔NFCデバイスを検出するためのメカニズムを提供することが可能である通信装置に関する。この通信装置は、較正されたLPOを使用したNFCアンテナに関連する周波数振動のための手段を含むことができる。更に、この通信装置は、基準周波数からの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定するための手段を含むことができる。更に、この通信装置は、その決定に

10

【0011】

[0011] 別の態様は、通信装置に関する。この装置は、処理システム、較正されたLPO回路、NFCアンテナ、及び整合ネットワーク(matching network)を含むことができる。ある態様では、較正されたLPO回路は、NFCアンテナ及び整合ネットワークに接続され、周波数振動をモニタするように構成され得る。更に、この処理システムは、基準周波数からの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定するように構成され得る。また、この処理システムは更に、その決定に応じてNFCポーリング手順を実行するように構成され得る。

【0012】

20

[0012] 更に別の態様は、コンピュータプログラム製品に関し、それは較正されたLPOを使用してNFCアンテナに関連する周波数振動をモニタするためのコードを含む、コンピュータ可読媒体を有することができる。更に、このコンピュータ可読媒体は、基準周波数からの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定するためのコードを含み得る。更に、このコンピュータ可読媒体は、その決定に応じてNFCポーリング手順を実行するためのコードを含むことができる。

【0013】

[0013] 前述した目的及び関連する目的を達成するために、1つ又は複数の態様は、以下で十分に説明され、且つ特許請求の範囲において具体的に指摘される特徴を備える。以下の説明及び添付図面は、1つ又は複数の態様のある特定の例示的な特徴を詳細に記載する。然しながら、これらの特徴は、様々な態様の原理が用いられ得る様々な方法のうちのほんの幾つかを示すものであり、本説明は、全てのそのような態様及びそれらの同等物を含むように意図されている。

30

【図面の簡単な説明】

【0014】

[0014] 開示される態様は、開示される態様を限定するためでなく例示するために提供される添付図面と併せて以下に説明され、ここで、同様の記号表示は同様の要素を示す。

【図1】[0015] 図1は、ある態様による、ワイヤレス通信システムのブロック図である。

【図2】[0016] 図2は、ある態様による、ワイヤレス通信システムの概略図である。

40

【図3】[0017] 図3は、ある態様による、較正されたLPOを用いるNFC環境におけるNFCデバイス構成のブロック図である。

【図4】[0018] 図4は、ある態様による、NFC環境のブロック図である。

【図5】[0019] 図5は、ある態様による、周波数振動モニタリングを通じた遠隔NFCデバイス検出を改良するための例を説明する流れ図である。

【図6】[0020] 図6は、ある態様による、通信デバイスの機能ブロック図の模範構造である。

【図7】[0021] 図7は、処理システムを用いる装置のためのハードウェア実装の例を例示する図である。

【詳細な説明】

50

## 【 0 0 1 5 】

[0022] 様々な態様が、ここで図面を参照して説明される。以下の記述では、説明の目的で、多くの特定の詳細が、1つ又は複数の態様についての完全な理解を提供するために記載される。然しながら、このような態様(1つまたは複数の)は、これら特定の詳細なしで実施され得ることが理解されるべきである。

## 【 0 0 1 6 】

[0023] 図1は、本発明の様々な例示的な実施形態に従って、ワイヤレス送信又は充電システム100を図示する。入力電力102は、エネルギー転送(energy transfer)を提供するために、放射界(radiated field)106を生成するため、送信機104に提供される。受信機108は、放射界106に接続し、出力電力110に接続されたデバイス(示されていない)によって蓄積(storing)又は消費されるための出力電力110を生成する。送信機104と受信機108の両方は、距離112だけ離される。ある実施形態では、送信機104及び受信機108は相互共振関係(mutual resonant relationship)に従って構成され、受信機108の共振周波数と送信機104の共振周波数とが非常に近い場合、受信機108が放射界106の「近距離場(near-field)」に位置する時、送信機104と受信機108の間の伝送損失(transmission losses)は最小になる。

## 【 0 0 1 7 】

[0024] 送信機104は、エネルギー送信のための手段を提供するための送信アンテナ114を更に含む。受信機108は、エネルギー受信のための手段として受信アンテナ118を含む。送信アンテナ及び受信アンテナは、それに関連するアプリケーション及びデバイスに従ってサイズ付される(sized)。上述したように、効率的なエネルギー転送は、エネルギーの多くを電磁波で遠距離場に伝搬するのではなく、送信アンテナの近距離場においてエネルギーの大部分を受信アンテナに接続することによって起こる。この近距離場にある場合、接続モードが、送信アンテナ114と受信アンテナ118との間で展開される。この近距離接続が行われ得るアンテナ114と118の周りのエリアは、ここでは接続モード領域と呼ばれる。

## 【 0 0 1 8 】

[0025] 図2は、例示的な近距離場誘導通信システム(near field inductive communications system)の概略図である。送信機204は、発振器222と、電力増幅器224と、フィルタ及び整合回路226とを含む。発振器は、所望の周波数で信号を発生するように構成され、それは調整信号223に応じて調整され得る。発振器信号は、制御信号225に応じた増幅量で、電力増幅器224によって増幅され得る。フィルタ及び整合回路226は、高調波(harmonics)又は他の不要な周波数をフィルタ除去し、送信機204のインピーダンスを送信アンテナ214に整合させるために含められ得る。

## 【 0 0 1 9 】

[0026] 受信機108は、図2に示されるようにバッテリー136を充電するため、又は受信機に接続されたデバイス(示されていない)に電力供給するために、DC電力出力を発生するための整流器及びスイッチング回路134と整合回路132とを含み得る。整合回路132は、受信機108のインピーダンスを受信アンテナ118に整合させるために含まれ得る。受信機108及び送信機104は、(例えば、ブルートゥース(登録商標)、ジグビー(登録商標)、セルラ等の)別個の通信チャネル119上で通信し得る。

## 【 0 0 2 0 】

[0027] 図3を参照すると、ある態様による通信ネットワーク300のブロック図が例示される。通信ネットワーク300は、NFCを使用して通信するように構成され得る遠隔NFCデバイス304とNFCデバイス302とを含み得る。NFCデバイス302は、遠隔NFCデバイス304とのNFC通信を容易にするように構成されたNFCアンテナコイル306を含み得る。

## 【 0 0 2 1 】

[0028] NFC通信の一環として、NFCアンテナコイル306は、NFCアンテナコイル306の周囲のエリアに、電磁場328を生成し得る。場の強度(strength of the

10

20

30

40

50

field) は、N F C アンテナコイル 3 0 6 のサイズ及び巻き数、並びに電力ソースに基づき得る。更に、インピーダンス不整合 (impedance mismatches) は、磁場 3 2 8 における N F C アンテナコイル 3 0 6 のインダクタンス及びサイズに左右される様々な振幅 / 位相変更 (amplitude / phase changes) を引き起こし得る。キャパシタ 3 2 6 は、N F C アンテナコイル 3 0 6 と並列に接続され得、ここで送信機コンポーネント 3 1 2 及びキャパシタ 3 1 8 は、N F C デバイス 3 0 2 によって使用される送信周波数 (例えば、1 3 . 5 6 M H z ) に対応する周波数を用いて共振回路 (resonant circuit) を確立する R L C 発振器を形成し得る。使用される周波数の波長は、N F C アンテナコイル 3 0 6 と遠隔 N F C デバイス 3 0 4 のアンテナコイルとの間の近接近距離 (the close proximity distance) より数倍大きいので、電磁場は交流磁場 (alternating magnetic field) 3 2 8 として扱われることができる。この近接近領域 (region of close proximity) は、近距離場領域 (near field region) と称される。N F C デバイス 3 0 2 及び遠隔 N F C デバイス 3 0 4 は、変圧器内でのように、N F C アンテナコイル 3 0 6 である一次コイルが及び遠隔 N F C デバイス 3 0 4 のコイルである二次コイルによって、それらの相互インダクタンス (mutual inductance) によってリンクされ得る。交流磁場 3 2 8 は、それが近距離場領域にある時、遠隔 N F C デバイス 3 0 4 のコイルを貫通 (penetrate) し、遠隔 N F C デバイス 3 0 4 のコイルにおいて交流電流を誘導する。

#### 【 0 0 2 2 】

[0029] リスニングモードで動作している時、N F C アンテナコイル 3 0 6、キャパシタ 3 2 0、( オプションの ) エナジーハーベスタ ( E H : energy harvester ) 3 1 6 及び受信機コンポーネント 3 1 4 は、遠隔 N F C デバイス 3 0 4 の送信周波数に同調された共振回路を確立する R L C 発振器を形成し得る。遠隔 N F C デバイス 3 0 4 の共振周波数が N F C デバイス 3 0 2 の送信周波数に対応する時、これは磁場 3 2 8 からエネルギーを抜き取る (draw)。この追加的な電力消費は、N F C デバイス 3 0 2 において、N F C アンテナコイル 3 0 6 への供給電流を通して電圧降下として自ずから現れる。受信機コンポーネント 3 1 4 は、N F C アンテナコイル 3 0 6 への可変負荷抵抗を表し得る。受信機コンポーネント 3 1 4 がその可変負荷抵抗のオンオフを切り替える場合、これは、共振周波数を、それが遠隔 N F C デバイス 3 0 4 の送信周波数に対応しないように、変更し、それは、その後遠隔 N F C デバイス 3 0 4 による電圧変化として検出され得る。このようにして、受信機コンポーネント 3 1 4 は、その記憶されたデータを使用して N F C アンテナコイル 3 0 6 上の負荷抵抗を調整し、そして遠隔 N F C デバイス 3 0 4 からその記憶されたデータを転送) することができる。これは、身分証明書、タグ等で使用されるような基本的な一方向の「リスニング」を説明しており、送信機コンポーネント 3 1 2 は、双方向「読み取り - 書き込み (read-write)」通信のために受信機コンポーネント 3 1 4 と共に使用され得る。

#### 【 0 0 2 3 】

[0030] 更に、様々なコンポーネント (例えば、送信機コンポーネント 3 1 2、受信機コンポーネント 3 1 4、E H 3 1 6 は、様々なピンを通して、N F C アンテナ (例えば、N F C コイル 3 0 6) に接続され得る。そのような態様では、それらのピンは、様々なコンポーネントパス (例えば、送信機パス 3 2 2、受信機パス 3 3 0、E H パス 3 3 2 等) に関連し得る。

#### 【 0 0 2 4 】

[0031] 更に、N F C デバイス 3 0 2 は、送信機パスピン 3 2 2 と N F C コイル 3 0 6 との間の電磁干渉 (E M I : electromagnetic interference) フィルタ (示されていない) を含み得る。そのような態様では、E M I フィルタは、E M I をフィルタするような方法で構成される、様々なレジスタ、キャパシタ及びインダクタを含み得る。更に、そのような構成では、N F C デバイス 3 0 2 は、他のコンポーネント (例えば、受信機コンポーネント 3 1 4) に関連する追加的なキャパシタを含み得る。

#### 【 0 0 2 5 】

[0032] ある態様では、N F C デバイス 3 0 2 は、低電力発振器 (L P O) 回路 3 4 0

10

20

30

40

50

、スクエアリングバッファ (squaring buffer) 342、周波数カウンタ344、水晶発振器回路350及び周波数振動偏差 (frequency oscillation deviation) モジュール348を更に含み得る。描かれたNFCデバイス302構成では、LPO電気回路340は、送信機パスピン322を通して接続され得る。ある態様では、スクエアリングバッファ342は、LPO電気回路340に接続され得る。そのような態様では、スクエアリングバッファ342は、LPO電気回路340における如何なる適切なノードに取り付けられ得る。更に、周波数カウンタ344は、ある固定基準周波数346に関してLPO電気回路340によって生成される信号の周波数を測定するように構成され得る。そのような態様では、LPO電気回路340設計は、アンテナ306インピーダンスの関数である周波数で、発振を生じさせるため、アンテナ306、及び整合ネットワークにおいてある共振でポジティブフィードバックを提供し得る。

10

#### 【0026】

[0033] 一般に、LPO電気回路340は、水晶発振器350よりも、比較的より精度が低い可能性がある。LPO電気回路340における不正確さは、ランダム位相ジッタコンポーネント (random phase jitter component)、製造工程変動周波数コンポーネント (manufacturing process variation frequency component)、及び温度周波数変動コンポーネント (temperature frequency variation component) に分けられ得る。製造及び温度変動は、それを高品質水晶発振器350によって測定される基準周波数と比較することにより、LPO周波数を較正することによって、低減されることが出来る。時間とものの周波数ずれ (frequency drift) は、温度変動によるものが主であり得、及びシリコンチップの時間に渡る温度変化率は、(1ケルビン毎秒の範囲内の) 極めて遅いプロセスであるので、LPO周波数は、較正を用いて閾値範囲内に保たれることができる。ある態様では、LPO較正回路352は、水晶発振器回路350によって測定される基準周波数346に基づいて、LPO電気回路340を較正 (例えば、周期的に) し得る。別の態様では、別のサブシステム (例えば、ブルートゥース等) が水晶発振器回路350をオンにする時、LPO較正回路352は、較正を実行し得る。別の態様では、LPO較正回路352は、数起動間隔 (サブレートされた間隔) ごとに (every few wake up intervals (subrated interval)) 較正を実行し得る。

20

#### 【0027】

[0034] 更に、LPO電気回路340の使用は、水晶発振器回路350の使用と比較して、タグ検出待ち時間を低減し得る。例えば、LPOは、事実上連続して動作し得る。そのような態様では、スリープ状態の間に増加した電力消費があり得るが、最大タグ検出待ち時間は、「起動間隔+検出時間」(WAKEUP\_\_INTERVAL + DETECTION\_\_TIME) から「検出時間」(DETECTION\_\_TIME) へ低減される。別の態様では、NFCチップは、遠隔NFCデバイス304が検出される時、又はLPO電気回路340較正のためにのみウェークアップされ得る。別の態様では、LPO電気回路340は、各起動周期の間、NFCアンテナコイル306の周波数振動をモニタするために使用され得る。

30

#### 【0028】

[0035] また更に、図3に関して、LPO電気回路340は、標準的なNFC動作 (TX322、RX330、EH332) に既に使用されている整合ネットワークのポート322、330、332の何れにも接続され得、及び/又はカスタムポート (示されていない) がLPO電気回路340のために使用され得る。ある動作態様において、受信機パスピン330は、LPO電気回路340の接続のために使用されない可能性があり、その理由は、送信機パスピン322から受信機パスピン330への整合ネットワークにわたって電圧利得を受ける送信機パス322を通して通信される送信信号 (outgoing signal) か、あるいは入力場 (incoming field) 328かの何れかが原因で、それがアンテナ306において高い電圧にさらされ得るからである。パスピン (322、332、332) におけるインピーダンスに基づいて、適切な発振器トポロジーが、発振のためのループ条件を満たすように選択されることが出来る。

40

50

## 【 0 0 2 9 】

[0036] アンテナ 3 0 6 のインピーダンスは、接続されたデバイス 3 0 4 への近接の関数である。言い換えれば、アンテナ 3 0 6 インダクタンスは、別のデバイス 3 0 4 上のアンテナ 3 0 6 インダクタンスへの接続が増加するにつれて変化し得る。更に、インダクタンスにおけるそのような変化は、( L P O 電気回路 3 4 0 によって測定される ) 異なる発振周波数に変化をもたらす得る。上述したように、L P O 電気回路 3 4 0 における検出感度は、周波数測定 ( frequency measurement ) ( 例えば、水晶発振器 3 5 0 によって較正される基準周波数 3 4 6 ) の精度に基づき得る。そのような精度は、平均化期間 ( averaging period ) の使用を通じて増加し得る。別の態様では、L P O 較正回路 3 5 2 は、L P O 電気回路 3 4 0 をより正確に較正するために、周波数偏差カウンタ閾値を決定するための適応可能なアルゴリズムを使用し得る。

10

## 【 0 0 3 0 】

[0037] ある動作態様において、L P O 電気回路 3 4 0 の使用は、インピーダンスに変化をもたらす及び / 又は発振周波数に変化を引き起こす、アンテナ 3 0 6 の環境の変化がある時を決定することを、支援することができる。ある態様では、L P O 電気回路 3 4 0 は、繰り返し率で動作し得、そして周波数カウンタ 3 4 4 によって検出される、結果的として生じるカウンタ値は、複数の周期に渡って ( 例えば、ある動作周期から次の動作周期へ ) 比較され得る。更に、この動作態様では、周波数振動偏差決定モジュール 3 4 8 は、カウンタ値の変化が周波数偏差閾値よりも大きい場合を決定し得る。そのような態様では、周波数振動偏差決定モジュール 3 4 8 は、N F C デバイス 3 0 2 を促して、フル N F C

20

## 【 0 0 3 1 】

[0038] 図 4 を参照すると、ある態様による通信ネットワーク 4 0 0 のブロック図が例示される。通信ネットワーク 4 0 0 は、アンテナ 4 2 4 を通じて、1 つ又は複数の N F C 技術 4 2 6 ( 例えば、N F C - A、N F C - B、N F C - F 等 ) を使用して遠隔 N F C デバイス 4 3 0 と誘導通信 ( inductive communication ) し得る通信デバイス 4 1 0 を含み得る。別の態様では、通信デバイス 4 1 0 は、アクセスネットワーク及び / 又はコアネットワーク ( 例えば、C D M A ネットワーク、G P R S ネットワーク、U M T S ネットワーク、及び他のタイプの有線、ワイヤレス及び誘導ベースの通信ネットワーク ) に接続され得るように構成され得る。

30

## 【 0 0 3 2 】

[0039] ある態様では、通信デバイス 4 1 0 は、N F C コントローラ 4 1 2、N F C コントローラインタフェース ( N C I ) 4 1 4 及びデバイスホスト 4 1 6 を含み得る。ある態様では、通信デバイス 4 1 0 は、N F C マッチングネットワーク及びアンテナモジュール 4 1 8、L P O モジュール 4 2 0、及び水晶発振器モジュール 4 4 0 を更に含み得る。動作中、デバイスホスト 4 1 6 は、N C I 4 1 4、及び N F C コントローラ 4 1 2 を通じて、遠隔 N F C デバイス 4 3 0 に関連する N F C モジュール 4 3 2 を通じて遠隔 N F C デバイス 4 3 0 から情報を取得するように構成され得る。

40

## 【 0 0 3 3 】

[0040] 遠隔 N F C デバイス 4 3 0 が通信デバイス 4 1 0 の動作容量 ( operating volume ) 4 2 8 内にあるかどうか決定することの一環として、L P O モジュール 4 2 0 は、周波数偏差閾値 4 2 3 以上基準周波数 4 2 1 と異なっており、N F C マッチングネットワーク及びアンテナモジュール 4 1 8 に関連する周波数偏差を検出するように構成され得る。更に、水晶発振器モジュール 4 4 0 は、L P O モジュール 4 2 0 よりも比較的より正確な基準周波数を測定するように構成され得る。そのような態様では、L P O 較正モジュール 4 4 2 は、L P O モジュール 4 2 0 を較正するために比較的より正確な基準周波数を使用し得る。

50



## 【 0 0 3 4 】

[0041] 動作中、L P Oモジュール4 2 0は、インピーダンスに変化をもたらす、アンテナの環境の変化がある時を決定することを、支援することができる。更に、動作態様において、L P Oモジュール4 2 0がカウント値における基準周波数4 2 1からの変化が周波数偏差閾値4 2 3よりも大きいことを検出する時、通信デバイス4 1 0は、フルN F Cポーリング手順を実行して周波数偏差が遠隔N F Cデバイス4 3 0の存在に基づくかどうか決定するように促され得る。

## 【 0 0 3 5 】

[0042] したがって、通信ネットワーク4 0 0は、通信デバイス4 1 0が、動作容量4 2 8における遠隔N F Cデバイス4 3 0を検出するように試みる間、電力消費を改善するように構成され得る環境を提供する。

10

## 【 0 0 3 6 】

[0043] 図5は、提示される主題事項の様々な態様に従った複数の手法(methodologies)を例示する。説明の簡略化の目的で、これら手法は、一連の動作又はシーケンスステップとして説明される及び示されるが、幾つかの動作は、ここに説明される及び示されるものとは異なる順序で生じ得る、及び/又は他の動作と同時に並行に生じ得るので、特許請求される主題事項は、動作の順序によって限定されないことが理解及び認識されるべきである。例えば、当業者は、状態図でのような一連の相互に関係する状態又はイベントとして、ある手法は代替的に表されることができるとを理解及び認識するであろう。更に、特許請求される主題事項に従ってある手法を実現するために、全ての例示される動作が必要とされ得るわけではない。加えて、以下及び本明細書の全体にわたって開示される手法は、このような手法をコンピュータにトランスポートすること及び転送することを容易にするために、製造品上に記憶されることができ、更に認識されるべきである。ここで使用される場合、製造品という用語は、任意のコンピュータ可読デバイス、キャリア、又は媒体からアクセス可能なコンピュータプログラムを包含するように意図されている。

20

## 【 0 0 3 7 】

[0044] 今度は図5に関して、L P Oを使用して遠隔N F Cデバイス検出を改善するための例示的なプロセス5 0 0を説明する流れ図が例示される。

## 【 0 0 3 8 】

30

[0045] ブロック5 0 2において、N F Cデバイスは、遠隔N F Cデバイスの存在を検出するために使用されるL P Oを較正し得る。L P Oにおける不正確さは、ランダム位相ジッタコンポーネント、製造工程変動周波数コンポーネント、及び温度周波数変動コンポーネントに分けられ得る。製造及び温度変動は、それを高品質水晶基準周波数と比較することによりL P O周波数を較正することによって、低減されることができ、時間に渡る周波数ずれは、温度変動によるものが主であり得、及びシリコンチップにおける時間に渡る温度変化率は、(1ケルビン毎秒の範囲内の)極めて遅いプロセスであるので、L P O周波数は、較正を用いて閾値範囲内に保たれることができる。ある態様では、L P O基準周波数は、より高い品質のクロックを用いて周期的に較正され得る。別の態様では、L P O較正は、別のサブシステム(例えば、ブルートゥース等)が水晶発振器をオンにする時、実行され得る。別の態様では、L P O較正は、数ウェークアップ間隔(サブレート化間隔)ごとに、実行され得る。

40

## 【 0 0 3 9 】

[0046] ブロック5 0 4では、N F Cデバイスは、較正されたL P Oを使用して、N F Cアンテナに関連する周波数振動をモニタし得る。ある態様では、周波数振動は、N F Cアンテナに接続されたL P Oと、その発振器に接続された周波数偏差カウンタとの使用を通じて、モニタされ得る。そのような態様では、周波数偏差カウンタは、スクエアリングバッファを介してL P Oに接続され得る。更に、周波数偏差カウンタは、基準周波数(例えば、N F Cアンテナの動作周波数)からの偏差をカウントし得る。ある態様では、基準周波数のためにL P Oを使用することは、低電力遠隔N F Cデバイス検出解決法を可能に

50

し、ここでLPOは連続して動作している可能性がある。そのような態様では、スリープ状態の間に増加した電力消費があり得るが、最大タグ検出待ち時間は、「起動間隔+検出時間」(WAKEUP\_INTERVAL + DETECTION\_TIME)から「検出時間」(DETECTION\_TIME)へ低減される。更に、そのような態様では、NFCチップは、タグが検出される時、又はLPO較正のためにのみ、起動され得る。別の態様では、LPOは、各起動周期の間、NFCアンテナ周波数振動をモニタするために使用され得る。

#### 【0040】

[0047] ブロック506において、NFCデバイスは、基準周波数からの周波数偏差に基づいて、遠隔NFCデバイスが潜在的にNFCデバイスの動作容量内にあるかどうかを決定し得る。ある態様では、周波数偏差は、周波数偏差カウンタの潜在的精度(potential accuracy)を改善するために、時間に渡って平均化され得る。別の態様では、周波数偏差は、(例えば、遠隔NFCデバイス、金属片、手等の存在のような)動作容量の変化に同じく関連し得る、NFCデバイスアンテナに関連するインダクタンスの変化に関連し得る。

10

#### 【0041】

[0048] ブロック506において、NFCデバイスが基準周波数からの偏差が周波数偏差閾値を超えないと決定する場合、次にブロック508において、NFCデバイスは、LPOを使用してNFCアンテナをモニタすることを続け得、そしてブロック502又はブロック504に戻り得る。

20

#### 【0042】

[0049] 反対に、ブロック506においてNFCデバイスが基準周波数からの偏差が周波数偏差閾値を超えると決定する場合、その後ブロック510において、NFCはフルNFCポーリング手順を実行し得る。

#### 【0043】

[0050] 図4を参照しながら、また今度は図6も同様に参照すると、通信デバイス600の例示的なアーキテクチャが例示される。図6に図示されるように、通信デバイス600は、例えば、受信アンテナ(示されていない)から信号を受信し、受信された信号に対して典型的な動作(例えば、フィルタ、増幅、ダウンコンバート等)を実行し、調整された信号をデジタル化してサンプルを取得する受信機602を含む。受信機602は、受信されたシンボルを復調し、チャネル推定のためにプロセッサ606にそれらを提供することができる復調器604を含むことができる。プロセッサ606は、受信機602によって受信された情報を分析すること、及び/又は送信機620による送信のための情報を生成することに専用のプロセッサ、通信デバイス600の1つ又は複数のコンポーネントを制御するプロセッサ、及び/又は、受信機602によって受信された情報を分析し、送信機620による送信のための情報を生成すること、通信デバイス600の1つ又は複数のコンポーネントを制御すること、の両方を行うプロセッサであることができる。更に、信号は、プロセッサ606によって処理された信号を変調し得る変調器618を通じて、送信機620による送信についての準備をされ得る。

30

#### 【0044】

[0051] 通信デバイス600は、プロセッサ606に動作可能に接続され、且つ、送信されるデータ、受信されたデータ、利用可能なチャネルに関する情報、TCPフロー、分析された信号及び/又は干渉強度に関連するデータ、割り当てられたチャネルや電力やレートやまたは他の同種のものに関する情報、並びに、チャネルを推定するため及びこのチャネルを介して通信するための任意の他の適切な情報、を記憶することができるメモリ608を、更に含むことができる。

40

#### 【0045】

[0052] 更に、プロセッサ606、NFCマッチングネットワーク及びアンテナモジュール680、又はLPOモジュール670のうちの少なくとも1つは、較正されたLPOを使用してNFCアンテナに関連する周波数振動をモニタするための手段、基準周波数が

50

らの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定するための手段、及びその決定に応じてNFCポーリング手順を実行するための手段を提供することができる。

【0046】

[0053] ここに説明されるデータ記憶装置（例えば、メモリ608）は、揮発性メモリ又は不揮発性メモリの何れかであることができるか、あるいは揮発性メモリと不揮発性メモリとの両方を含むことができることが認識されるであろう。限定ではなく例として、不揮発性メモリは、読み取り専用メモリ（ROM）、プログラマブルROM（PROM）、電氣的プログラマブルROM（EPROM）、電氣的消去可能PROM（EEPROM（登録商標））、又はフラッシュメモリを含むことができる。揮発性メモリは、外部キャッシュメモリの機能を果たすランダムアクセスメモリ（RAM）を含むことができる。限定ではなく例として、RAMは、シンクロナスRAM（SRAM：synchronous RAM）、ダイナミックRAM（DRAM：dynamic RAM）、シンクロナスDRAM（SDRAM）、ダブルデータレートSDRAM（DDR SDRAM）、拡張SDRAM（ESDRAM）、シンクリンクDRAM（SLDRAM）、及びダイレクトラムバスRAM（DRRAM）等の多くの形態で利用可能である。主題のシステム及び方法のメモリ608は、それに限定されることなく、これらのタイプ及び任意の他の適切なタイプのメモリを備え得る。

【0047】

[0054] 通信デバイス600は、NFCコントローラインタフェース（NCI）650を含み得る。ある態様では、NCI650は、NFCコントローラ630とデバイスホスト660の間の通信を可能にするように構成され得る。

【0048】

[0055] 通信デバイス600は、NFCマッチングネットワーク及びアンテナモジュール680、又はLPOモジュール670を含み得る。遠隔NFCデバイスが通信デバイス600の動作容量内にあるかどうか決定することの一環として、LPOモジュール670は、周波数偏差閾値674以上基準周波数672と異なっており、NFCマッチングネットワーク及びアンテナモジュール680に関連する周波数偏差を検出するように構成され得る。更に、水晶発振器モジュール690は、LPOモジュール670よりも比較的より正確な基準周波数を測定するように構成され得る。そのような態様では、LPO較正モジュール692は、LPOモジュール670を較正するために比較的より正確な基準周波数を使用し得る。

【0049】

[0056] 動作中、LPOモジュール670は、インピーダンスに変化をもたらす、アンテナの環境の変化がある時を決定することを、支援することができる。更に、その動作態様において、LPOモジュール670が、カウント値における基準周波数672からの変化が周波数偏差閾値674よりも大きいことを検出する時、通信デバイス600は、フルNFCポーリング手順を実行して、周波数偏差が遠隔NFCデバイスの存在に基づくかどうか決定するように促され得る。

【0050】

[0057] 加えて、通信デバイス600は、ユーザインタフェース640を含み得る。ユーザインタフェース640は、通信デバイス600への入力が発生させるための入力メカニズム642と、通信デバイス600のユーザによる消費のための情報を発生させるための出力メカニズム644とを含み得る。例えば、入力メカニズム642は、キーまたはキーボード、マウス、タッチスクリーンディスプレイ、マイクロフォン等のようなメカニズムを含み得る。更に、例えば、出力メカニズム644は、ディスプレイ、オーディオスピーカ、触覚（haptics）フィードバックメカニズム等を含み得る。例示される態様において、出力メカニズム644は、画像又はビデオ形式のメディアコンテンツを提示するように構成されるディスプレイ、又はオーディオ形式でメディアコンテンツを提示するためのオーディオスピーカを含み得る。

## 【 0 0 5 1 】

[0058] 図 7 は、処理システム 7 1 4 を用いる装置 6 0 2 ' についてのハードウェア実装の例を例示する図 7 0 0 である。処理システム 7 1 4 は、概してバス 7 2 4 によって表される、バスアーキテクチャを用いて実現され得る。バス 7 2 4 は、処理システム 7 1 4 の特定のアプリケーション及び全体的な設計制約に応じて、相互接続バス及びブリッジを幾つでも含み得る。バス 7 2 4 は、プロセッサ 7 0 4、モジュール 6 7 0、6 7 2、6 7 4、6 8 0、6 9 0、6 9 2、及びコンピュータ可読媒体 7 0 6 によって表される、1つ又は複数のプロセッサ及び/又はハードウェアモジュールを含む様々な回路を互いにリンクする。バス 7 2 4 はまた、タイミングソース、周辺機器、電圧レギュレータ、及び電力管理回路のような、様々な他の回路もリンクさせ得るが、これらは、当該技術で周知であるため、これ以上説明されることはない。

10

## 【 0 0 5 2 】

[0059] 処理システム 7 1 4 は、トランシーバ 7 1 0 に接続され得る。トランシーバ 7 1 0 は、2つ以上のアンテナ 7 2 0 に接続される。トランシーバ 7 1 0 は、送信媒体を介して様々な他の装置と通信するための手段を提供する。処理システム 7 1 4 は、コンピュータ可読媒体 7 0 6 に接続されたプロセッサ 7 0 4 を含む。プロセッサ 7 0 4 は、コンピュータ可読媒体 7 0 6 に記憶されたソフトウェアの実行を含む一般的な処理を担う。ソフトウェアは、プロセッサ 6 0 6 によって実行された時、処理システム 7 1 4 に、任意の特定の装置に関して上記に説明した様々な機能を実行させる。コンピュータ可読媒体 7 0 6 はまた、ソフトウェアを実行する際にプロセッサ 7 0 4 によって操作されるデータを記憶するために使用され得る。処理システムは更に、モジュール 6 7 0、6 7 2、6 7 4、6 8 0、6 9 0 及び 6 9 2 のうちの少なくとも1つを含む。これらのモジュールは、プロセッサ 7 0 4 上で動作 (running in) するソフトウェアモジュールであるか、コンピュータ可読媒体 7 0 6 に存在する/記憶されるか、プロセッサ 7 0 4 に接続された1つ又は複数のハードウェアモジュールであるか、又はそれらの何らかの組み合わせであり得る。ある態様では、処理システム 7 1 4 は、通信デバイス 6 0 0 のうちのあるコンポーネントであり得、メモリ 6 0 8 及び/又は送信機 6 2 0、受信機 6 0 2、及びプロセッサ 6 0 6 のうちの少なくとも1つを含み得る。

20

## 【 0 0 5 3 】

[0060] ある構成では、誘導通信のための装置 6 0 0 / 6 0 2 ' は、較正された L P O を使用して N F C アンテナに関連する周波数振動をモニタするための手段、基準周波数からの周波数振動の発生回数が周波数偏差閾値よりも大きいことを決定するための手段、及びその決定に応じて N F C ボーリング手順を実行するための手段を含む。ある態様では、装置 6 0 0 / 6 0 2 ' は、水晶発振器を使用して、L P O を較正するための手段を含み得る。そのような態様では、水晶発振器は、L P O に関連する基準クロック値へ比較的より高い品質の基準クロック値を提供し得る。そのような態様では、モニタするための装置 6 0 0 / 6 0 2 ' 手段は、N F C アンテナに接続された L P O を使用して周波数振動を生成し、L P O に接続された周波数カウンタを使用して発生回数をカウントするように更に構成され得る。

30

## 【 0 0 5 4 】

[0061] 上に説明されたように、処理システム 7 1 4 は、送信機 6 2 0、受信機 6 0 2、及びプロセッサ 6 0 6 を含み得る。したがって、1つの構成では、前述の手段は、前述の手段によって記載された機能を実行するよう構成された、送信機 6 2 0、受信機 6 0 2 及び/又はプロセッサ 6 0 6 であり得る。

40

## 【 0 0 5 5 】

[0062] 本願で使用される場合、「コンポーネント」、「モジュール」、「システム」等の用語は、これらに限定されるものではないが、ハードウェア、ファームウェア、ハードウェアとソフトウェアの組み合わせ、ソフトウェア、又は実行中のソフトウェアのような、コンピュータ関連エンティティを含むように意図される。例えば、コンポーネントは、それらに限定されるものではないが、プロセッサで実行中のプロセス、プロセッサ、オ

50

プロジェクト、実行ファイル、実行スレッド、プログラム、及び／又はコンピュータであり得る。例として、コンピューティングデバイス上で動作中（running on）のアプリケーションとコンピューティングデバイスの両方がコンポーネントであり得る。１つ又は複数のコンポーネントが、あるプロセス及び／又は実行スレッド内に存在することができ、１つのコンポーネントは、１つのコンピュータにローカライズされることができ、及び／又は、２つ以上のコンピュータ間で割り振られることができる。加えて、これらのコンポーネントは、様々なデータ構造が記憶された様々なコンピュータ可読媒体から実行され得る。これらコンポーネントは、信号によってインターネットのようなネットワークを介して他のシステムと、及び／又はローカルシステム、分散システム内の別のコンポーネントと相互作用する１つのコンポーネントからのデータのような、１つ又は複数のデータパケットを有する信号に従うなどして、ローカル及び／又はリモートプロセスによって通信し得る。

10

#### 【 0 0 5 6 】

[0063] 更に、本明細書では、様々な態様が、端末に関連して説明され、それは、有線端末又はワイヤレス端末であり得る。端末はまた、システム、デバイス、加入者ユニット、加入者局、モバイル局、モバイル、モバイルデバイス、遠隔局、モバイル機器（ME）、遠隔端末、アクセス端末、ユーザ端末、端末、通信デバイス、ユーザエージェント、ユーザデバイス、又はユーザ機器（UE）と称されることができる。ワイヤレス端末は、セルラ電話、衛星電話、コードレス電話、セッション開始プロトコル（SIP）電話、ワイヤレスローカルループ（WLL）局、携帯情報端末（PDA）、ワイヤレス接続機能を有するハンドヘルドデバイス、コンピューティングデバイス、又は、ワイヤレスモデムに接続された他の処理デバイスであり得る。更に、本明細書では、様々な態様が、基地局に関連して説明される。基地局は、ワイヤレス端末（１つまたは複数の）と通信するために利用され得、アクセスポイント、ノードB、又は幾つかの他の用語でも呼ばれ得る。

20

#### 【 0 0 5 7 】

[0064] 更に、「又は（“or”）」という用語は、排他的な「又は」ではなく、包括的な「又は」を意味するように意図されている。即ち、別段の規定がない限り、又は文脈から明白でない限り、「XはA又はBを用いる」という表現は、自然な包括的置換の何れも意味するように意図されている。つまり、「XはA又はBを用いる」という表現は、XがAを用いる場合、XがBを用いる場合、又はXがAとBとの両方を用いる場合の何れによっても満たされる。更に、本願及び添付の特許請求の範囲で使用される冠詞「a」及び「an」は、別段の規定がない限り、又は単数形を示すことが文脈から明白でない限り、一般に「１つ又は複数」を意味するものと解釈されるべきである。

30

#### 【 0 0 5 8 】

[0065] ここに説明された技術は、CDMA、TDMA、FDMA、OFDMA、SC-FDMA及び他のシステム等の、様々なワイヤレス通信システムのために使用され得る。「システム」及び「ネットワーク」という用語は、しばしば交換可能に使用される。CDMAシステムは、ユニバーサル地上波無線アクセス（UTRA：Universal Terrestrial Radio Access）、cdma2000等のような無線技術を実現し得る。UTRAは、広帯域-CDMA（W-CDMA（登録商標））及びCDMAの他の変形を含む。更に、cdma2000は、IS-2000規格、IS-95規格、及びIS-856規格をカバーする。TDMAシステムは、移動体通信のためのグローバルシステム（GSM（登録商標））のような無線技術を実現し得る。OFDMAシステムは、発展型UTRA（E-UTRA）、ウルトラモバイルブロードバンド（UMB）、IEEE802.11（Wi-Fi（登録商標））、IEEE802.16（WiMAX（登録商標））、IEEE802.20、フラッシュOFDMA（Flash-OFDMA）等の無線技法を実現し得る。UTRA及びE-UTRAは、ユニバーサルモバイルテレコミュニケーションシステム（UMTS：Universal Mobile Telecommunication System）の一部である。3GPPロングタームエボリューション（LTE）は、E-UTRAを使用するUMTSの一つのリリースであり、これは、ダウンリンク上でOFDMAを用い、アップリンク上でSC-FDMAを用

40

50

いる。UTRA、E-UTRA、UMTS、LTE及びGSMは、「第3世代パートナシッププロジェクト」(3GPP)と名付けられた組織からの文書に説明されている。更に、cdma2000及びUMBは、「第3世代パートナシッププロジェクト2」(3GPP2)と名付けられた組織からの文書に説明されている。更に、このようなワイヤレス通信システムは、不對無認可スペクトル(unpaired unlicensed spectrums)、802.x xワイヤレスLAN、BLUETOOTH(登録商標)、近距離場通信(NFC-A、NFC-B、NFC-f等)、及び任意の他の短距離又は長距離のワイヤレス通信技法を使用することが多いピアツーピア(例えば、モバイルツーモバイル)アドホックネットワークシステムを追加的に含み得る。

【0059】

10

[0066] 様々な態様又は特徴が、多数のデバイス、コンポーネント、モジュール等を含み得るシステムに関して提示される。様々なシステムが、追加的なデバイス、コンポーネント、モジュール等を含み得ること、及び/又は図に関連して説明されたデバイス、コンポーネント、モジュール等の全てを含むわけではない可能性があることが理解及び認識されるべきである。これらのアプローチの組み合わせもまた使用され得る。

【0060】

[0067] ここに開示された態様に関連して説明された様々な例示的な論理、論理ブロック、モジュール、及び回路は、汎用プロセッサ、デジタルシグナルプロセッサ(DSP)、特定用途向け集積回路(ASIC)、フィールドプログラマブルゲートアレイ(FPGA)又は他のプログラマブル論理デバイス、ディスクリートゲート又はトランジスタ論理、ディスクリートハードウェアコンポーネント、又はここに説明された機能を実施するように設計されたそれらの任意の組み合わせを用いて実現又は実行され得る。汎用プロセッサは、マイクロプロセッサであり得るが、別の方法では、プロセッサは、任意の従来のプロセッサ、コントローラ、マイクロコントローラ、又はステートマシンであり得る。プロセッサはまた、コンピューティングデバイスの組み合わせ、例えば、DSPと1つのマイクロプロセッサ、複数のマイクロプロセッサ、DSPコアと連携した1つ又は複数のマイクロプロセッサ、または任意の他のそのような構成との組み合わせとして実現され得る。更に、少なくとも1つのプロセッサは、上に説明されたステップ及び/又は動作のうちの1つ又は複数を実行するように構成される1つ又は複数のモジュールを備え得る。

20

【0061】

30

[0068] 更に、ここに開示された態様に関連して説明された方法又はアルゴリズムのステップ及び/又は動作は、直接ハードウェアで、プロセッサによって実行されるソフトウェアモジュールで、又はこれら2つの組み合わせで、具現化(embodied)され得る。ソフトウェアモジュールは、RAMメモリ、フラッシュメモリ、ROMメモリ、EPROMメモリ、EEPROMメモリ、レジスタ、ハードディスク、リムーバブルディスク、CD-ROM、又は当技術で知られている任意の他の形態の記憶媒体内に存在し得る。実例的な記憶媒体は、プロセッサが記憶媒体から情報を読み取り、また、記憶媒体に情報を書き込むことができるように、プロセッサに接続され得る。別の方法では、記憶媒体はプロセッサと一体化され得る。更に、幾つかの態様では、プロセッサ及び記憶媒体は、ASIC内に存在し得る。更に、ASICは、ユーザ端末内に存在し得る。別の方法では、プロセッサ及び記憶媒体は、ユーザ端末内のディスクリートコンポーネントとして存在し得る。更に、幾つかの態様では、方法又はアルゴリズムのステップ及び/又は動作は、コンピュータプログラム製品に組み込まれ得る、機械可読媒体及び/又はコンピュータ可読媒体上のコード及び/又は命令の、1つ又は任意の組み合わせあるいはセット、として存在し得る。

40

【0062】

[0069] 1つ又は複数の態様では、説明された機能は、ハードウェア、ソフトウェア、ファームウェア、又はこれらの任意の組み合わせで実現され得る。ソフトウェアで実現される場合、これら機能は、コンピュータ可読媒体上で、1つ又は複数の命令又はコードとして記憶又は送信され得る。コンピュータ可読媒体は、1つの場所から別の場所へのコンピュータプログラムの転送を容易にする任意の媒体を含む、コンピュータ記憶媒体及び通

50

信媒体の両方を含む。記憶媒体は、コンピュータによってアクセスされ得る任意の利用可能な媒体であり得る。限定ではなく例として、このようなコンピュータ可読媒体は、RAM、ROM、EEPROM、CD-ROM又は他の光ディスク記憶装置、磁気ディスク記憶装置又は他の磁気記憶デバイス、あるいは、データ構造又は命令の形式で所望のプログラムコードを記憶又は伝送するために使用されることができ、且つコンピュータによってアクセスされることができる任意の他の媒体を備えることができる。また、如何なる接続も、コンピュータ可読媒体と称され得る。例えば、ソフトウェアが、同軸ケーブル、光ファイバーケーブル、ツイストペア、デジタル加入者回線(DSL)、又は赤外線、無線、及びマイクロ波のようなワイヤレス技術を使用して、ウェブサイト、サーバ、又は他の遠隔ソースから送信される場合、同軸ケーブル、光ファイバーケーブル、ツイストペア、DSL、又は赤外線、無線、及びマイクロ波のようなワイヤレス技術は、媒体の定義に含まれる。ここで使用される場合、ディスク(disk)及びディスク(disc)は、コンパクトディスク(CD)、レーザーディスク(登録商標)、光ディスク、デジタル多目的ディスク(DVD)、フロッピー(登録商標)ディスク及びブルーレイディスクを含み、ここで、ディスク(disks)は、通常磁氣的にデータを再生し、一方ディスク(discs)は、通常レーザーを用いて光学的にデータを再生する。上記の組み合わせもまた、コンピュータ可読媒体の範囲内に含まれるべきである。

#### 【0063】

[0070] 上記の開示は、例示的な態様及び/又は態様を説明している一方で、様々な変更及び修正が、説明された態様及び/又は添付の特許請求の範囲によって定義される態様の範囲から逸脱することなく、ここで成されることが可能であることに留意されたい。更に、態様及び/又は態様の説明された要素は、単数形で説明又は特許請求され得るが、単数形に限定することが明記されていない限り、複数形が企図される。更に、態様及び/又は任意の態様の全部又は一部は、別段の規定がない限り、態様及び/又は任意の他の態様の全部又は一部を用いて利用され得る。

以下に本件出願当初の特許請求の範囲に記載された発明を付記する。

[1] 誘導通信の方法であって、較正された低電力発振器(LPO)を使用して、近距離場通信(NFC)アンテナに関連する周波数振動をモニタすることと、基準周波数からの前記周波数振動の発生回数が、周波数偏差閾値よりも大きいことを決定することと、前記決定に応じて、NFCポーリング手順を実行すること、を備える、方法。

[2] 水晶発振器を使用して前記LPOを較正することであって、ここで、前記水晶発振器は、比較的より高い品質の基準クロック値を前記LPOに関連する基準クロック値へ提供する、ことを更に備える、[1]に記載の方法。

[3] 前記較正は、周期的に実行される、[2]に記載の方法。

[4] 前記較正は、前記水晶発振器を使用するサブシステムがアクティベートされる時、実行される、[2]に記載の方法。

[5] 前記較正は、整数のウェークアップ周期につき1度実行され、ここで、前記整数は、1より大きい、[2]に記載の方法。

[6] 前記モニタすることは、連続して実行される、[1]に記載の方法。

[7] 前記発生回数は、持続時間に渡って平均化される、[1]に記載の方法。

[8] 前記モニタすることは更に、前記NFCアンテナに接続された前記LPOを使用して、前記周波数振動を生成することと、前記LPOに接続された周波数カウンタを使用して、前記発生回数をカウントすることと、を備える、[1]に記載の方法。

[9] 前記基準周波数は、1つ以上の以前に決定された値に基づいて、適応的に決定される、[1]に記載の方法。

[10] 前記基準周波数からの前記周波数振動は、前記NFCアンテナに関連するインピーダンスの変化に基づく、[1]に記載の方法。

[11] 誘導通信のための装置であって、較正された低電力発振器(LPO)を使用して、近距離場通信(NFC)アンテナに関連する周波数振動をモニタするための手段と、基準周波数からの前記周波数振動の発生回数が、周波数偏差閾値よりも大きいことを決

10

20

30

40

50

定するための手段と、前記決定に応じて、NFCポーリング手順を実行するための手段と、を備える、装置。

[ 1 2 ] 水晶発振器を使用して前記LP Oを較正するための手段を更に備え、ここで、前記水晶発振器は、比較的より高い品質の基準クロック値を前記LP Oに関連する基準クロック値へ提供する、[ 1 1 ]に記載の装置。

[ 1 3 ] 前記較正は、周期的に実行される、[ 1 2 ]に記載の装置。

[ 1 4 ] 前記較正は、前記水晶発振器を使用するサブシステムが活性化される時、実行される、[ 1 2 ]に記載の装置。

[ 1 5 ] 前記較正は、整数のウェークアップ周期につき1度実行され、ここで、前記整数は、1より大きい、[ 1 2 ]に記載の装置。

[ 1 6 ] 前記モニタすることは、連続して実行される、[ 1 1 ]に記載の装置。

[ 1 7 ] 前記発生回数は、持続時間に渡って平均化される、[ 1 1 ]に記載の装置。

[ 1 8 ] 前記モニタするための手段は更に、前記NFCアンテナに接続された前記LP Oを使用して、前記周波数振動を生成することと、前記LP Oに接続された周波数カウンタを使用して、前記発生回数をカウントすることと、を行うように構成される、[ 1 1 ]に記載の装置。

[ 1 9 ] 前記基準周波数は、1つ以上の以前に決定された値に基づいて、適応的に決定される、[ 1 1 ]に記載の装置。

[ 2 0 ] 前記基準周波数からの前記周波数振動は、前記NFCアンテナに関連するインピーダンスの変化に基づく、[ 1 1 ]に記載の装置。

[ 2 1 ] コンピュータ可読媒体を備えるコンピュータプログラム製品であって、前記コンピュータ可読媒体は、較正された低電力発振器(LPO)を使用して、近距離場通信(NFC)アンテナに関連する周波数振動をモニタすることと、基準周波数からの前記周波数振動の発生回数が、周波数偏差閾値よりも大きいことを決定することと、前記決定に応じて、NFCポーリング手順を実行することと、を行うためのコードを備える、コンピュータプログラム製品。

[ 2 2 ] 水晶発振器を使用して前記LP Oを較正するためのコードを更に備え、ここで、前記水晶発振器は、比較的より高い品質の基準クロック値を前記LP Oに関連する基準クロック値へ提供する、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 2 3 ] 前記較正は、周期的に実行される、[ 2 2 ]に記載のコンピュータプログラム製品。

[ 2 4 ] 前記較正は、前記水晶発振器を使用するサブシステムがアクティベートされる時、実行される、[ 2 2 ]に記載のコンピュータプログラム製品。

[ 2 5 ] 前記較正は、整数のウェークアップ周期につき1度実行され、ここで、前記整数は、1より大きい、[ 2 2 ]に記載のコンピュータプログラム製品。

[ 2 6 ] 前記モニタすることは、連続して実行される、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 2 7 ] 前記発生回数は、持続時間に渡って平均化される、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 2 8 ] 前記NFCアンテナに接続された前記LP Oを使用して、前記周波数振動を生成することと、前記LP Oに接続された周波数カウンタを使用して、前記発生回数をカウントすることと、を行うためのコードを更に備える、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 2 9 ] 前記基準周波数は、1つ以上の以前に決定された値に基づいて、適応的に決定される、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 3 0 ] 前記基準周波数からの前記周波数振動は、前記NFCアンテナに関連するインピーダンスの変化に基づく、[ 2 1 ]に記載のコンピュータプログラム製品。

[ 3 1 ] 誘導通信のための装置であって、近距離場通信(NFC)アンテナ及びマッチングネットワークと、前記NFCアンテナ及びマッチングネットワークに接続され、及び周波数振動をモニタするように構成される、較正された低電力発振器(LPO)回路と

10

20

30

40

50



、少なくとも１つ又は前記ＬＰＯ回路又は前記ＮＦＣアンテナ及びマッチングネットワークに接続された処理システムであって、前記処理システムは、基準周波数からの前記周波数振動の発生回数が、周波数偏差閾値よりも大きいことを決定することと、前記決定に応じてＮＦＣポーリング手順を実行することと、を行うように構成される、処理システムと、を備える、装置。

〔３２〕 前記装置は更に、水晶発振器を備え、ここで、前記水晶発振器は、前記ＬＰＯを較正するように構成され、ここで、前記水晶発振器は、比較的より高い品質の基準クロック値を前記ＬＰＯに関連する基準クロック値へ提供する、〔３１〕に記載の装置。

〔３３〕 前記較正は、周期的に実行される、〔３１〕に記載の装置。

〔３４〕 前記較正は、前記水晶発振器を使用するサブシステムが活性化される時、実行される、〔３２〕に記載の装置。

〔３５〕 前記較正は、整数のウェークアップ周期につき１度実行され、ここで、前記整数は、１より大きい、〔３２〕に記載の装置。

〔３６〕 前記処理システムは、連続してモニタする、〔３１〕に記載の装置。

〔３７〕 前記発生回数は、持続時間に渡って平均化される、〔３１〕に記載の装置。

〔３８〕 前記処理システムは更に、前記ＮＦＣアンテナに接続された前記ＬＰＯを使用して、前記周波数振動を生成することと、前記ＬＰＯに接続された周波数カウンタを使用して、前記発生回数をカウントすることと、を行うように構成される、〔３１〕に記載の装置。

〔３９〕 前記基準周波数は、１つ以上の以前に決定された値に基づいて、適応的に決定される、〔３１〕に記載の装置。

〔４０〕 前記基準周波数からの前記周波数振動は、前記ＮＦＣアンテナに関連するインピーダンスの変化に基づく、〔３１〕に記載の装置。

【図１】

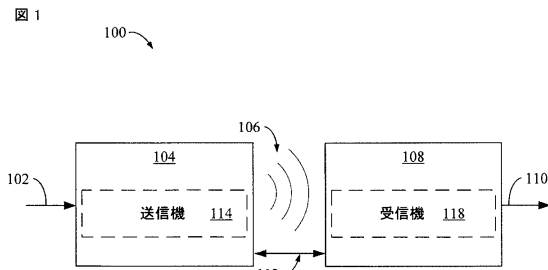


FIG. 1

【図２】

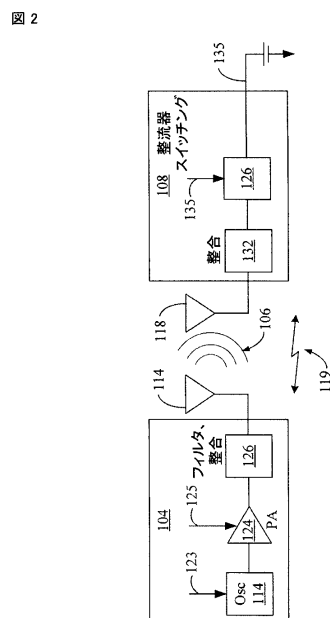


FIG. 2

10

20

【図 3】

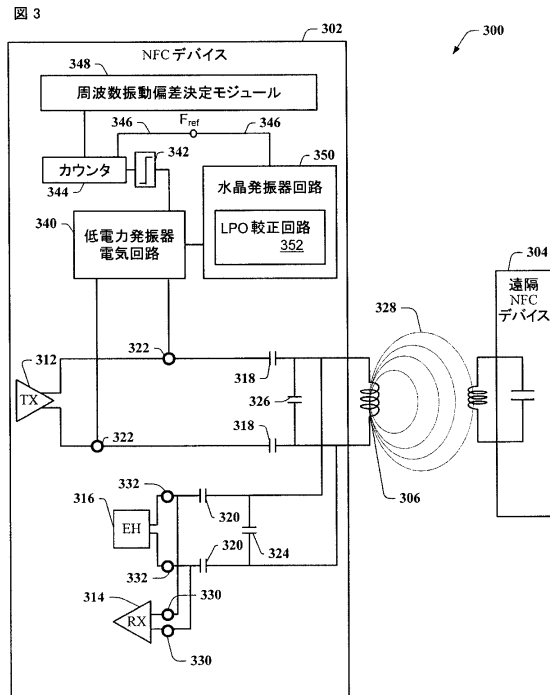


FIG. 3

【図 4】

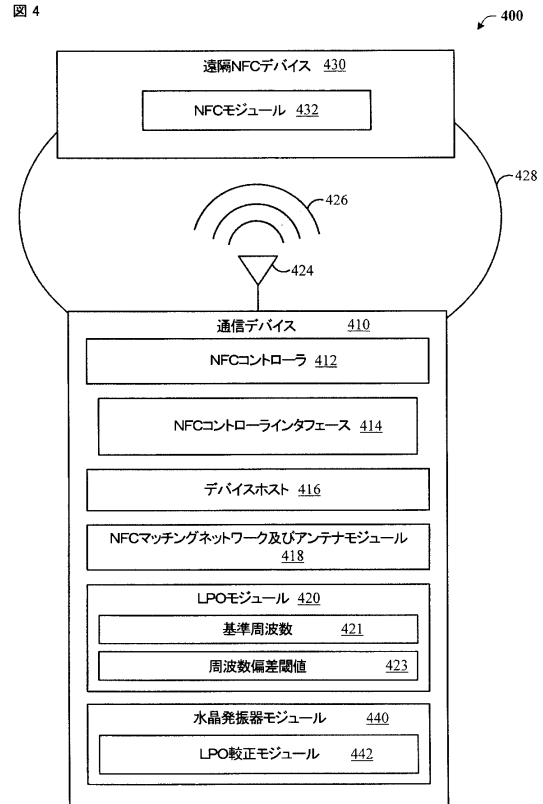


FIG. 4

【図 5】

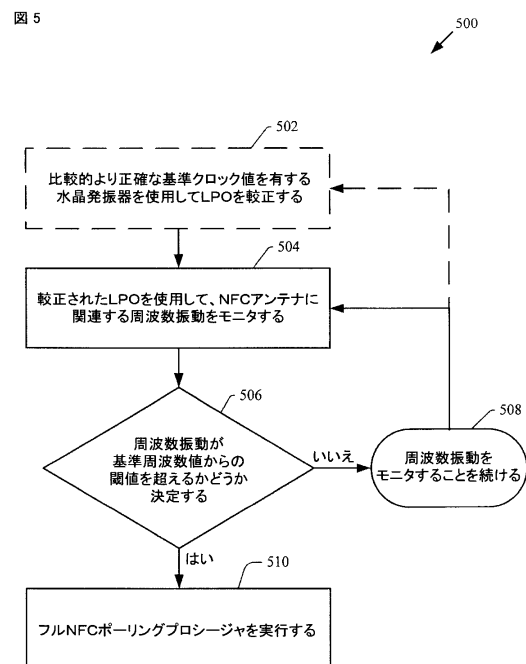


FIG. 5

【図 6】

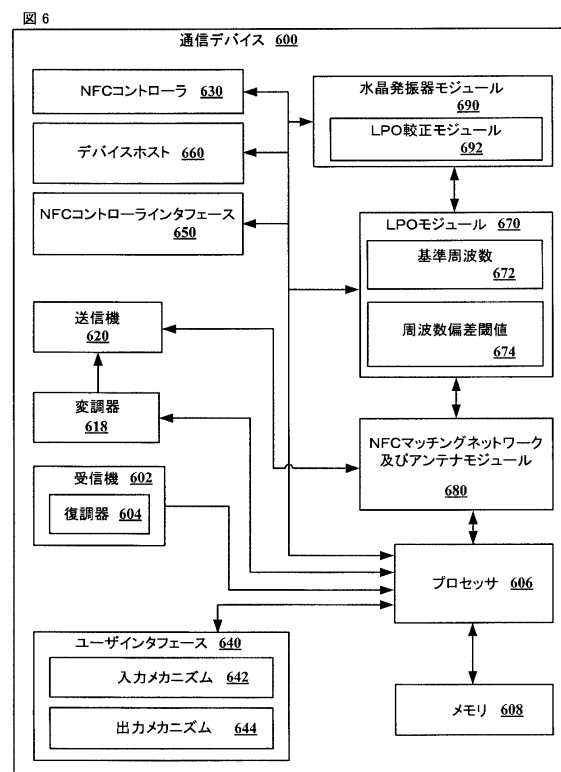


FIG. 6

## 【図 7】

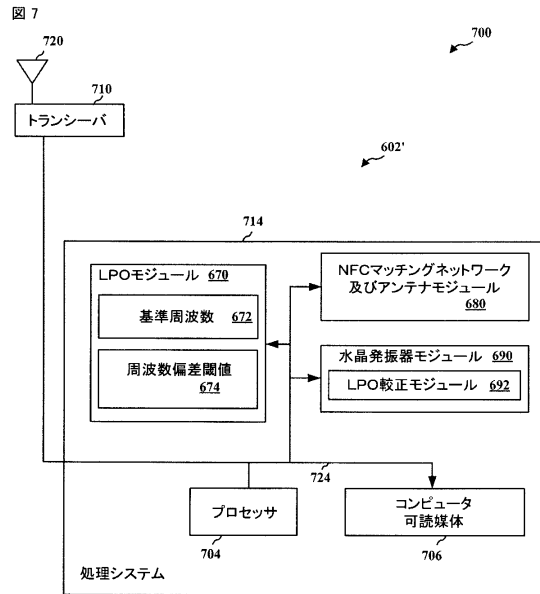


FIG. 7

## フロントページの続き

- (72)発明者 ハベリネン、アンッシ・カレバ  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 レイノルズ、トッド  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 ウォン、アンジェリカ  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 ブロッケンブロー、ロジャー  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 リ、サン - ミン  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

審査官 鴨川 学

- (56)参考文献 特表2005-518030(JP,A)  
特表2002-535908(JP,A)  
特開2001-243431(JP,A)  
米国特許出願公開第2011/0059694(US,A1)

- (58)調査した分野(Int.Cl., DB名)
- |      |               |
|------|---------------|
| H04B | 5/00 - 5/06   |
| H04B | 1/00          |
| H04B | 11/00 - 13/02 |
| G06K | 17/00         |
| G06K | 19/00 - 19/18 |