



(12) 发明专利

(10) 授权公告号 CN 103220099 B

(45) 授权公告日 2016. 05. 04

(21) 申请号 201310141928. 7

(22) 申请日 2007. 02. 01

(30) 优先权数据

60/765, 076 2006. 02. 03 US

60/839, 462 2006. 08. 23 US

(62) 分案原申请数据

200780004430. 9 2007. 02. 01

(73) 专利权人 交互数字技术公司

地址 美国特拉华州

(72) 发明人 S·E·泰利 R·L·奥勒森 王津

A·钱德拉

(74) 专利代理机构 北京润平知识产权代理有限公司

公司 11283

代理人 南毅宁 刘国平

(51) Int. Cl.

H04L 1/18(2006. 01)

H04L 1/16(2006. 01)

H04B 7/06(2006. 01)

(56) 对比文件

US 2003/0074476 A1, 2003. 04. 17,

EP 1389848 A1, 2004. 02. 18,

CN 1689262 A, 2005. 10. 26,

Haitao Zheng 等. Multiple ARQ Processes for MIMO Systems.《EURASIP Journal on Applied Signal Processing 2004》. 2004, 第 772-782 页.

审查员 许晓娟

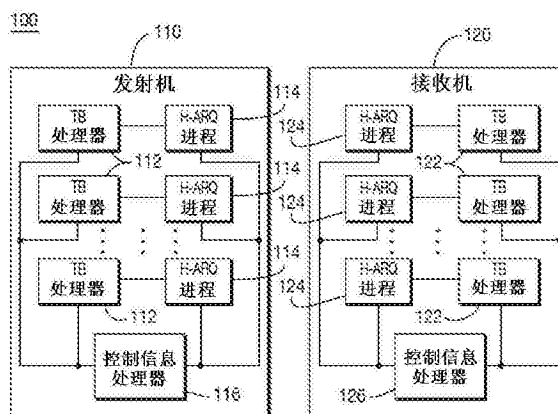
权利要求书1页 说明书8页 附图3页

(54) 发明名称

用于传送多个传输块的基站

(57) 摘要

公开了一种用于传送多个传输块(TB)的基站,该基站包括:处理器,被配置成产生用于无线发射/接收单元(WTRU)的多个TB;以及发射机,被配置成:传送与所述多个TB相关联的控制消息;其中所述控制消息包括用于所述多个TB的每一个的控制信息,且包括与所述多个TB相关联的混合自动重复请求(H-ARQ)信息;其中所述H-ARQ信息包括用于所述多个TB的每一个的冗余版本;以及在一个传输时间间隔(TTI)内同时传送所述多个TB。



1. 一种用于传送多个传输块 (TB) 的基站, 该基站包括:
处理器, 被配置成产生用于无线发射 / 接收单元 (WTRU) 的多个 TB ; 以及
发射机, 被配置成:

在正交频分复用 (OFDM) 信号上传送长期演进 (LTE) 物理层子帧, 其中该 LTE 物理层子帧包括控制部分、关联的数据部分以及散布在所述控制部分和所述数据部分之中的参考符号, 其中, 所述控制部分包括与所述多个 TB 相关联的控制信息; 其中所述控制信息包括用于所述多个 TB 的每一个的控制信息, 且包括与所述多个 TB 相关联的混合自动重复请求 (H-ARQ) 信息和各自的调制和编码方案 (MCS); 其中所述 H-ARQ 信息包括用于所述多个 TB 的每一个的冗余版本, 以及其中所述关联的数据部分包括所述多个 TB。

2. 根据权利要求 1 所述的基站, 其中所述 H-ARQ 信息包括与所述 TB 相关联的 H-ARQ 进程标识 (ID)。

3. 根据权利要求 1 所述的基站, 其中所述处理器还被配置成将单独的循环冗余校验 (CRC) 附着于所述多个 TB 的每一个。

4. 根据权利要求 1 所述的基站, 该基站还包括:

接收机, 被配置成接收响应于所传送的 TB 的组合 H-ARQ 反馈, 其中该组合 H-ARQ 反馈指示所述多个 TB 中的每一个是否被成功接收。

5. 根据权利要求 4 所述的基站, 其中所述处理器和所述发射机还被配置成实施同步 H-ARQ 方案并且基于预定定时, 识别哪个反馈对应于哪个 H-ARQ 进程。

6. 根据权利要求 1 所述的基站, 其中所述控制信息包括用于所述多个 TB 的每一个的调制和编码方案。

7. 根据权利要求 1 所述的基站, 其中所述发射机还被配置成使用多个空间流传送所述 TB。

8. 根据权利要求 1 所述的基站, 其中所述控制信息包括用于所述多个 TB 的每一个的传输块大小。

用于传送多个传输块的基站

[0001] 本申请是申请日为 2007 年 2 月 1 日、申请号为 200780004430.9、发明名称为“在每个传输时间间隔中支持多个混合自动重复请求进程的方法和系统”的中国专利申请的分案申请。

技术领域

[0002] 本发明涉及无线通信系统。特别地,本发明涉及一种用于在每个传输时间间隔(TTI)中支持多个混合自动重复请求(H-ARQ)进程的方法和系统。

背景技术

[0003] 当前,第三代合作伙伴计划(3GPP)正在考虑 3GPP 的长期演进,以便为具有高容量和更好覆盖范围的高数据速率、低延迟时间、分组优化的改进型系统提供全新的无线接入网络。LTE 是无线接口(也就是演进型通用陆地无线接入(UTRA))和无线网络架构(也就是演进型通用陆地无线接入网络(UTRAN))的演进。当前,正交频分多址(OFDMA)和单载波频分多址(SC-FDMA)被提议分别作为在下行链路和上行链路传输中使用的空中接口技术。

[0004] 同时,3GPP 高速分组接入演进(HSPA+)同样被建议用于提高 3GPP 无线接入网络的容量和覆盖范围。在 HSPA+ 中,其中正在考虑无线接口和无线网络架构的演进。在 HSPA+ 中,空中接口技术仍是以码分多址(CDMA)为基础的,但是该技术具有包括独立信道化编码(相对于信道质量来区分)和多入多出(MIMO)在内的更有效的物理层架构。

[0005] H-ARQ 已经为包括 3GPP 和 3GPP2 在内的若干无线通信标准所采纳。除了无线链路控制(RLC)层的自动重复请求(ARQ)功能之外,H-ARQ 还为链路自适应差错和速率控制提供了改进的吞吐量和性能。在高速下行链路分组接入(HSDPA)中使用的是异步 H-ARQ,而在高速上行链路分组接入(HSUPA)中使用的则是同步 H-ARQ。

[0006] 常规的 H-ARQ 方案是单 H-ARQ 方案,其中发射机在每个 TTI 中经由 H-ARQ 进程仅发送一个传输组块(TB)。随着依赖于物理资源的链路自适应机制在 LTE 或 HSPA+ 中的引入,常规的 H-ARQ 信令机制(也就是用于单 H-ARQ 的信令机制)无法满足在每个 TTI 上经由多个 H-ARQ 进程来发送多个 TB。

[0007] 由此,较为理想的是提供一种通过支持多个 H-ARQ 进程而在每个 TTI 上同时发送多个 TB 的方法和系统。

发明内容

[0008] 本发明涉及一种用于在每个 TTI 上支持多个 H-ARQ 进程的方法和系统。发射机和接收机包含了多个 H-ARQ 进程。每一个 H-ARQ 进程都在每个 TTI 中接收和发送一个 TB。发射机产生多个 TB,并且将每一个 TB 分配给特定的 H-ARQ 进程。所述发射机将用于所指派的 H-ARQ 进程和相关联的 TB 的控制信息发送到接收机。所述发射机还通过使用所分配的 H-ARQ 进程而在每个 TTI 上同时发送 TB。在接收到 TB 之后,接收机向发射机发送每一个 H-ARQ 进程和相关联的 TB 的反馈,其中该反馈指示的是每一个 TB 接收成功与否。对于

同时发送的 H-ARQ 进程(也就是 TB)来说,用于多个 TB 的反馈是可以组合在一起的。控制信息和反馈可以经由层 1 的控制部分或者层 2 或层 3 的信令来发送。当实施 MIMO 时,可以作为一个 MIMO 流或码字指派一个 H-ARQ 进程。反馈可以包括每一个 MIMO 流或码字的信道质量指示符(CQI)。

附图说明

[0009] 从以下描述中可以更详细地了解本发明,该描述是作为实例给出的,并且是结合附图而被理解的,其中:

[0010] 图 1 是根据本发明而在每个 TTI 中支持多个 H-ARQ 进程的系统的框图;

[0011] 图 2 显示的是根据本发明的用于在每个 TTI 中同时支持多个 H-ARQ 进程和多个 TB 传输的相关控制信息的传输;

[0012] 图 3 显示的是用于数据和相关控制信息的 LTE 下行链路物理层帧结构;以及

[0013] 图 4 显示的是用于数据和相关控制信息的 LTE 上行链路物理层帧结构。

具体实施方式

[0014] 本发明适用于任何无线通信系统,其中包括但不限于 3GPP 标准的 LTE 和 HSPA+。

[0015] 图 1 是根据本发明的系统 100 的框图。系统 100 包括发射机 110 和接收机 120。发射机 110 和接收机 120 可以是无线发射/接收单元(WTRU)以及节点-B,反之亦然。术语“WTRU”包括但不限于用户设备(UE)、移动站、固定或移动用户单元、寻呼机、蜂窝电话、个人数字助理(PDA)、计算机或是其他任何能在无线环境中工作的用户设备。术语“基站”包括但不限于节点-B、站点控制器、接入点(AP)或是其他任何能在无线环境中工作的接口设备。

[0016] 发射机 110 包括多个 TB 处理器 112、多个 H-ARQ 进程 114 以及控制信息处理器 116。每一个 TB 处理器 112 都接收至少一个数据流(例如至少一个介质访问控制(MAC)流或 RLC 分组数据单元(PDU)),并且产生至少一个 TB。多个 MAC 或 RLC PDU 可以被复用到一个 TB 中。根据本发明,在每个 TTI 中可以使用多个 H-ARQ 进程来同时发送多个 TB。TB 处理器 112 基于发射机 110 与接收机 120 之间的链路条件来为每一个 TB 选择恰当的传输格式组合(TFC)(也就是 TB 大小、TB 集合大小、TTI、调制和编码方案(MCS)、子载波、天线波束、预编码矩阵指示(PMI)、循环冗余校验(CRC)大小、冗余版本(RV)、数据块至无线资源映射等等)。优选地,单独的 CRC 被附着于每一个 TB。然后,在每个 TTI 中将会经由多个 H-ARQ 进程来同时发送多个 TB。

[0017] 发射机 110 将每一个 TB 分配给特定的 H-ARQ 进程,并且在各个 TTI 中经由所分配的 H-ARQ 来同时发送多个 TB。例如,当使用 MIMO 来同时发送若干个独立空间数据流(也就是若干个 TB)时,这时可以为每一个空间数据流(也就是一个 TB)指派一个 H-ARQ 进程,并且多个空间数据流可以经由多个 H-ARQ 进程而被同时发送。

[0018] 控制信息处理器 116 被配置成在每个 TTI 中将关于 TB 的和与 TB 相关的 H-ARQ 进程的控制信息发送到接收机 120。该控制信息包括但不限于传输格式和资源指示符(TFRI)以及 H-ARQ 相关的信息。所述 TFRI 包括但不限于关于 TFC 的动态部分的信息(包括 TB 集合大小以及调制和编码方案)以及物理信道信息(也就是信道化编码、子载波以及在

相应 TTI 中映射有 TB 的天线波束)。H-ARQ 信息包括但不限于 H-ARQ 进程 ID、H-ARA 功能 ID 以及冗余版本。所述控制信息可以包括用于每一个 TB 的速率匹配参数。用于每一个 TB 的速率匹配参数则可以从 TFRI 中得到。

[0019] 接收机 120 包括多个 TB 处理器 122、多个 H-ARQ 进程 124 以及控制信息处理器 126。控制信息处理器 126 对从发射机 110 接收的控制信息进行处理。每一个 H-ARQ 进程 124 都在每个 TTI 中处理一个 TB, 由此可以基于从发射机 110 接收的控制信息而在每个 TTI 中同时处理多个 TB。H-ARQ 进程 124 (或控制信息处理器 126) 向发射机 110 发送是否成功接收到每一个 TB 的反馈, 由此发射机 110 可以基于该反馈来重传失败的 TB。TB 处理器 122 则基于控制信息来处理成功接收的 TB。

[0020] 对于同时进行的 H-ARQ 进程(也就是 TB)的传输来说, 用于多个 TB 的反馈可以被组合。控制信息和反馈信息可以经由第层 1 的控制部分或者是层 2 或层 3 的信令来发送。当实施 MIMO 时, 该反馈可以包括每一个 MIMO 流或码字的 CQI。

[0021] 图 2 显示的是根据本发明的用于在每个 TTI 中同时支持多个 H-ARQ 进程和多个 TB 传输的相关控制信息的传输。发射机 110 向接收机 120 发送一组用于在公共 TTI 中发送的 TB 集合的控制信息 202a ~ 202n。所述用于同时进行的 H-ARQ 传输的控制信息 202a ~ 202n 可以被串接(concatenate)到单个分组中。

[0022] 控制信息 202a ~ 202n 包括将每个控制信息 202a ~ 202n 与相应 TB 相关联的信息。在常规的无线通信系统中(也就是 HSDPA 和 HSUPA), 仅用于一个 TB 的控制信息是在每个 TTI 中通过单独的控制信道(也就是 HSDPA 中的高速共享控制信道(HS-SCCH)和 HSUPA 中的增强型专用物理控制信道(E-DPCCH))发送的, 并且因为在每个 TTI 中只发送一个 TB, 因此在所发送的 TB 与相关控制信息之间存在隐性关联。然而, 根据本发明, 由于多个 TB 是通过多个 H-ARQ 进程而在一个 TTI 中同时发送的, 因此, 控制信息 202a ~ 202n 应该包含将每一个控制信息 202a ~ 202n 关联于其相关的 TB 的关联信息。借助所述关联信息, 接收机 220 明确了解哪一个控制信息 202a ~ 202n 用于哪个 TB, 由此接收机 220 可以使用正确的控制信息 202a ~ 202n 来处理每一个 TB。

[0023] 控制信息可以经由一个 TTI 的层 1 的控制部分或者是层 2 或层 3 的信令来发送。图 3 显示了用于数据和相关控制信息的 LTE 下行链路物理层子帧 300。子帧 300 包括数据部分(用“D”表示)以及控制部分(用“C”表示)。该控制信息可以包括在子帧 300 的控制部分中。用于 HSPA+ 的下行链路的层 1 的帧结构是以 CDMA 技术为基础的, 它可以包括独立的信道化编码(相对于信道质量来区分)以及 MIMO。借助可变 TTI, 控制部分可以包含映射到若干个子帧上的用于数据组块的控制信息。当使用 MIMO 时, 控制信息还可以包含每个 TTI 中的映射到不同 H-ARQ 功能的不同数据组块的空间流或码字的分配。

[0024] 一旦接收到 TB, 接收机 120 发送用于每个 TB 的单独的反馈(也就是肯定应答(ACK)或否定应答(NACK))。图 2 还显示了根据本发明的用于在每个 TTI 中支持多个 H-ARQ 进程的反馈 204a ~ 204n 的传输。由于多个反馈传输 204a ~ 204n 是为从接收机 120 到发射机 110 的不同 H-ARQ 进程进行的, 因此发射机 110 将会了解哪个反馈用于哪个 H-ARQ 进程(也就是 TB)。对这种关联而言, 在每一个反馈 204a ~ 204n 中可以包含 H-ARQ 进程 ID (或是其他任何关联信息), 以便指示相应的 H-ARQ 进程。

[0025] 作为替换, 如果发射机 110 和接收机 120 可以保持和保证与 H-ARQ 进程相关联的

预定义的模式(pattern)或TB序列,那么可以根据预定义的模式或序列来发送反馈 204a ~ 204n,以使发射机 110 了解哪个反馈用于哪个 H-ARQ 进程。例如,该反馈可以与反馈相关联的 H-ARQ ID 对照而以升序或降序来排列。这可以在呼叫建立中确定。作为替换,如果接收机 120 成功接收到 TB,那么该 TB 反馈的位置可以用具有已知模式的伪分组来填充,由此当发射机 110 解码该反馈分组的时候,该发射机 110 可以认定 TB 已被成功接收。

[0026] 对多个 H-ARQ 进程(也就是多个 TB)来说,反馈 204a ~ 204n 可以被串接到单个分组中。串接到单个反馈分组中的反馈的数量(也就是 ACK 和 NACK 的数量)取决于用以传输 TB 的 H-ARQ 进程的数量。当反馈的数量增加时,更鲁棒的 MCS、子载波、天线波束、码字或更高的传输功率可以被用来传输该串接的反馈分组。归因于这种反馈分组的重要性,CRC 可以被附着于该串接的反馈分组,以便改进发射机 110 上的纠错。

[0027] 该反馈可以被包括在物理层帧的控制部分中。图 4 显示了 LTE 上行链路物理层子帧 400 的结构。该子帧 400 包括导频部分 402 以及控制和数据部分 404。该反馈也可以被包括在子帧 400 的控制和数据部分 404 中。

[0028] 实施例

[0029] 1. 一种在包含了发射机和接收机的无线通信系统中通过使用多个 H-ARQ 进程而在一个 TTI 中同时发送多个 TB 的方法,其中该发射机和接收机都包含了多个 H-ARQ 进程,以便在每个 TTI 上处理多个 TB。

[0030] 2. 根据实施例 1 所述的方法,包括以下步骤:发射机产生多个 TB。

[0031] 3. 根据实施例 2 所述的方法,包括以下步骤:发射机将每一个 TB 指派给特定的 H-ARQ 进程。

[0032] 4. 根据实施例 2 ~ 3 中任一实施例所述的方法,包括以下步骤:发射机向接收机发送用于 TB 的以及与 TB 相关联的 H-ARQ 进程的控制信息。

[0033] 5. 根据实施例 3 ~ 4 中任一实施例所述的方法,包括以下步骤:发射机通过使用指派给 TB 的 H-ARQ 进程而在每个 TTI 上同时发送所述 TB。

[0034] 6. 根据实施例 4 ~ 5 中任一实施例所述的方法,其中控制信息包括用于每一个 TB 的 TFRI。

[0035] 7. 根据实施例 6 所述的方法,其中用于每一个 TB 的速率匹配参数是从 TFRI 中得到的。

[0036] 8. 根据实施例 6 ~ 7 中任一实施例所述的方法,其中控制信息还包括用于每一个 TB 的速率匹配参数。

[0037] 9. 根据实施例 4 ~ 8 中任一实施例所述的方法,其中控制信息包括指派给每一个 TB 的 H-ARQ 进程 ID。

[0038] 10. 根据实施例 4 ~ 9 中任一实施例所述的方法,其中发射机经由层 1 的控制部分来发送控制信息。

[0039] 11. 根据实施例 4 ~ 9 中任一实施例所述的方法,其中发射机经由层 2 的信令和层 3 的信令之一来发送控制信息。

[0040] 12. 根据实施例 4 ~ 11 中任一实施例所述的方法,其中用于 TB 的控制信息是串接的。

[0041] 13. 根据实施例 2 ~ 12 中任一实施例所述的方法,还包括以下步骤:将单独的 CRC

附着于每一个 TB。

[0042] 14. 根据实施例 13 所述的方法,还包括以下步骤:作为对 TB 的响应,接收机向发射机发送用以指示是否成功接收到每一个 TB 的 H-ARQ 反馈。

[0043] 15. 根据实施例 14 所述的方法,其中接收机发送用于每一个 MIMO 流或码字的 CQI。

[0044] 16. 根据实施例 14 ~ 15 中任一实施例所述的方法,其中接收机将用于多个 TB 的反馈串接到单个的反馈分组中。

[0045] 17. 根据实施例 14 ~ 16 中任一实施例所述的方法,其中接收机将 CRC 附着于反馈分组。

[0046] 18. 根据实施例 16 ~ 17 中任一实施例所述的方法,其中在串接到反馈分组中的反馈的数量增加时,更鲁棒的链路自适应方案被用于该反馈分组。

[0047] 19. 根据实施例 14 ~ 18 中任一实施例所述的方法,其中反馈是经由层 1 的控制部分来发送的。

[0048] 20. 根据实施例 14 ~ 18 中任一实施例所述的方法,其中反馈是经由层 2 的信令和层 3 的信令之一来发送的。

[0049] 21. 根据实施例 14 ~ 20 中任一实施例所述的方法,其中每一个反馈都包括 H-ARQ 进程标识,借助该标识发送相应的 TB。

[0050] 22. 根据实施例 14 ~ 21 中任一实施例所述的方法,其中发射机和接收机实施异步 H-ARQ 方案,由此发射机基于预定定时来认定哪个反馈用于哪个 H-ARQ 进程。

[0051] 23. 根据实施例 14 ~ 22 中任一实施例所述的方法,其中发射机和接收机保持了 TB 的预定序列,并且接收机根据预定序列来发送针对于 TB 的反馈。

[0052] 24. 根据实施例 23 所述的方法,其中接收机将用于成功接收的 TB 的伪序列插入到串接的反馈分组中。

[0053] 25. 根据实施例 5 ~ 24 中任一实施例所述的方法,其中发射机和接收机分别包括多个发射天线和接收天线,以便实施 MIMO,由此 TB 是经由多个天线波束和多个码字中的一者来发送的。

[0054] 26. 根据实施例 25 所述的方法,其中发射机为每一个 MIMO 流和码字指派一个 H-ARQ。

[0055] 27. 根据实施例 1 ~ 26 中任一实施例所述的方法,其中该无线通信系统是 3G LTE 系统。

[0056] 28. 根据实施例 1 ~ 26 中任一实施例所述的方法,其中该无线通信系统是 3GPP 中的 HSPA+。

[0057] 29. 一种通过使用多个 H-ARQ 进程而在每个 TTI 中同时发送多个 TB 的无线通信系统。

[0058] 30. 根据实施例 29 所述的系统,包括:发射机,该发射机包括多个 H-ARQ 进程,以在每个 TTI 上同时发送多个 TB。

[0059] 31. 根据实施例 30 所述的系统,其中发射机包括控制信息处理器,该处理器被配置成发送用于 TB 的以及和 TB 相关的 H-ARQ 进程的控制信息。

[0060] 32. 根据实施例 31 所述的系统,包括:接收机,该接收机包括多个 H-ARQ 进程,以根据控制信息来同时处理多个 TB,并且响应于所述 TB 而向发射机发送用以指示是否成功

接收到每一个 TB 的反馈。

[0061] 33. 根据实施例 31 ~ 32 中任一实施例所述的系统,其中控制信息包括用于每一个 TB 的 TFRI。

[0062] 34. 根据实施例 33 所述的系统,其中用于每一个 TB 的速率匹配参数是从 TFRI 中得到的。

[0063] 35. 根据实施例 31 ~ 34 中任一实施例所述的系统,其中控制信息还包括用于每一个 TB 的速率匹配参数。

[0064] 36. 根据实施例 31 ~ 35 中任一实施例所述的系统,其中控制信息包括指派给每一个 TB 的 H-ARQ 进程 ID。

[0065] 37. 根据实施例 31 ~ 36 中任一实施例所述的系统,其中控制信息是经由层 1 的控制部分来发送的。

[0066] 38. 根据实施例 31 ~ 36 中任一实施例所述的系统,其中控制信息是经由层 2 的信令和层 3 的信令之一来发送的。

[0067] 39. 根据实施例 31 ~ 38 中任一实施例所述的系统,其中用于 TB 的控制信息是串接的。

[0068] 40. 根据实施例 30 ~ 39 中任一实施例所述的系统,其中单独的 CRC 被附着于每一个 TB。

[0069] 41. 根据实施例 32 ~ 40 中任一实施例所述的系统,其中接收机将用于多个 TB 的反馈串接到单个反馈分组中。

[0070] 42. 根据实施例 41 所述的系统,其中接收机将 CRC 附着于反馈分组。

[0071] 43. 根据实施例 41 ~ 42 中任一实施例所述的系统,其中在串接到反馈分组中的反馈的数量增加时,接收机为该反馈分组使用更鲁棒的链路自适应方案。

[0072] 44. 根据实施例 32 ~ 43 中任一实施例所述的系统,其中该反馈是经由层 1 的控制部分来发送的。

[0073] 45. 根据实施例 32 ~ 43 中任一实施例所述的系统,其中该反馈是经由层 2 的信令和层 3 的信令之一来发送的。

[0074] 46. 根据实施例 32 ~ 45 中任一实施例所述的系统,其中每一个反馈都包括 H-ARQ 进程标识,借助该标识发送相应的 TB。

[0075] 47. 根据实施例 32 ~ 46 中任一实施例所述的系统,其中发射机和接收机实施异步 H-ARQ 方案,由此发射机基于预定定时来认定哪个反馈用于哪个 H-ARQ 进程。

[0076] 48. 根据实施例 32 ~ 47 中任一实施例所述的系统,其中发射机按照预定序列来发射 TB,接收机根据预定序列来发送针对于 TB 的反馈。

[0077] 49. 根据实施例 48 所述的系统,其中接收机将用于成功接收的 TB 的伪序列插入到串接的反馈分组中。

[0078] 50. 根据实施例 32 ~ 49 中任一实施例所述的系统,其中发射机和接收机分别包括多个发射天线和接收天线,以便实施 MIMO,由此 TB 是经由多个天线波束和码字中的一者来发送的。

[0079] 51. 根据实施例 50 所述的系统,其中发射机为每一个 MIMO 流和码字指派一个 H-ARQ。

- [0080] 52. 根据实施例 50 ~ 51 中任一实施例所述的系统,其中发射机发送用于每一个 MIMO 流和码字的 CQI。
- [0081] 53. 根据实施例 29 ~ 52 中任一实施例所述的系统,其中该无线通信系统是 3G LTE 系统。
- [0082] 54. 根据实施例 29 ~ 52 中任一实施例所述的系统,其中该无线通信系统是 3GPP HSPA+ 系统。
- [0083] 55. 一种通过使用多个 H-ARQ 进程而在每个 TTI 中同时发送多个 TB 的设备。
- [0084] 56. 根据实施例 55 所述的设备,包括:多个 TB 处理器,其中每一个 TB 处理器都被配置成产生用于传输的至少一个 TB,并且处理接收到的 TB。
- [0085] 57. 根据实施例 56 所述的设备,包括:多个 H-ARQ 进程,以同时每个 TTI 上发送和接收多个 TB,并且响应于所接收的 TB 而发送用以指示是否成功接收到每一个已接收的 TB 的反馈。
- [0086] 58. 根据实施例 57 所述的设备,还包括:控制信息处理器,该处理器被配置成发送和接收关于 TB 的以及与 TB 相关的 H-ARQ 进程的控制信息。
- [0087] 59. 根据实施例 58 所述的设备,其中控制信息包括用于每一个 TB 的 TFRI。
- [0088] 60. 根据实施例 59 所述的设备,其中用于每一个 TB 的速率匹配参数是从 TFRI 中得到的。
- [0089] 61. 根据实施例 58 ~ 60 中任一实施例所述的设备,其中控制信息还包括用于每一个 TB 的速率匹配参数。
- [0090] 62. 根据实施例 58 ~ 61 中任一实施例所述的设备,其中控制信息还包括指派给每一个 TB 的 H-ARQ 进程 ID。
- [0091] 63. 根据实施例 58 ~ 62 中任一实施例所述的设备,其中控制信息是经由层 1 的控制部分来发送的。
- [0092] 64. 根据实施例 58 ~ 62 中任一实施例所述的设备,其中控制信息是经由层 2 的信令和层 3 的信令之一来发送的。
- [0093] 65. 根据实施例 58 ~ 64 中任一实施例所述的设备,其中用于 TB 的控制信息是串接的。
- [0094] 66. 根据实施例 56 ~ 65 中任一实施例所述的设备,其中单独的 CRC 被附着于每一个 TB。
- [0095] 67. 根据实施例 57 ~ 66 中任一实施例所述的设备,其中该反馈被串接到单个反馈分组中。
- [0096] 68. 根据实施例 67 所述的设备,其中 CRC 被附着于反馈分组。
- [0097] 69. 根据实施例 67 ~ 68 中任一实施例所述的设备,其中在串接到反馈分组中的反馈的数量增加时,更鲁棒的链路自适应方案被用于该反馈分组。
- [0098] 70. 根据实施例 57 ~ 69 中任一实施例所述的设备,其中反馈是经由层 1 的控制部分来发送的。
- [0099] 71. 根据实施例 57 ~ 69 中任一实施例所述的设备,其中反馈是经由层 2 的信令和层 3 的信令之一来发送的。
- [0100] 72. 根据实施例 57 ~ 71 中任一实施例所述的设备,其中每一个反馈都包括 H-ARQ

进程标识,借助该标识发送相应的 TB。

[0101] 虽然本发明的特征和元素在优选的实施方式中以特定的结合进行了描述,但每个特征或元素可以在没有所述优选实施方式的其他特征和元素的情况下单独使用,或在与或不与本发明的其他特征和元素结合的各种情况下使用。本发明提供的方法或流程图可以在由通用计算机或处理器执行的计算机程序、软件或固件中实施,其中所述计算机程序、软件或固件是以有形的方式包含在计算机可读存储介质中的。关于计算机可读存储介质的实例包括只读存储器(ROM)、随机存取存储器(RAM)、寄存器、缓冲存储器、半导体存储设备、内部硬盘和可移动磁盘之类的磁介质、磁光介质以及 CD-ROM 碟片和数字多用途通用光盘(DVD)之类的光介质。

[0102] 举例来说,恰当的处理器包括:通用处理器、专用处理器、常规处理器、数字信号处理器(DSP)、多个微处理器、与 DSP 核心相关联的一个或多个微处理器、控制器、微控制器、专用集成电路(ASIC)、现场可编程门阵列(FPGA)电路、任何一种集成电路(IC)和/或状态机。

[0103] 与软件相关联的处理器可以用于实现一个射频收发信机,以便在无线发射接收单元(WTRU)、用户设备、终端、基站、无线网络控制器或是任何一种主机计算机中加以使用。WTRU 可以与采用硬件和/或软件形式实施的模块结合使用,例如相机、摄像机模块、食品电路可视电话、扬声器电话、振动设备、扬声器、麦克风、电视收发信机、免提耳机、键盘、蓝牙®模块、调频(FM)无线电单元、液晶显示器(LCD)显示单元、有机发光二极管(OLED)显示单元、数字音乐播放器、媒体播放器、视频游戏机模块、因特网浏览器和/或任何一种无线局域网(WLAN)模块。

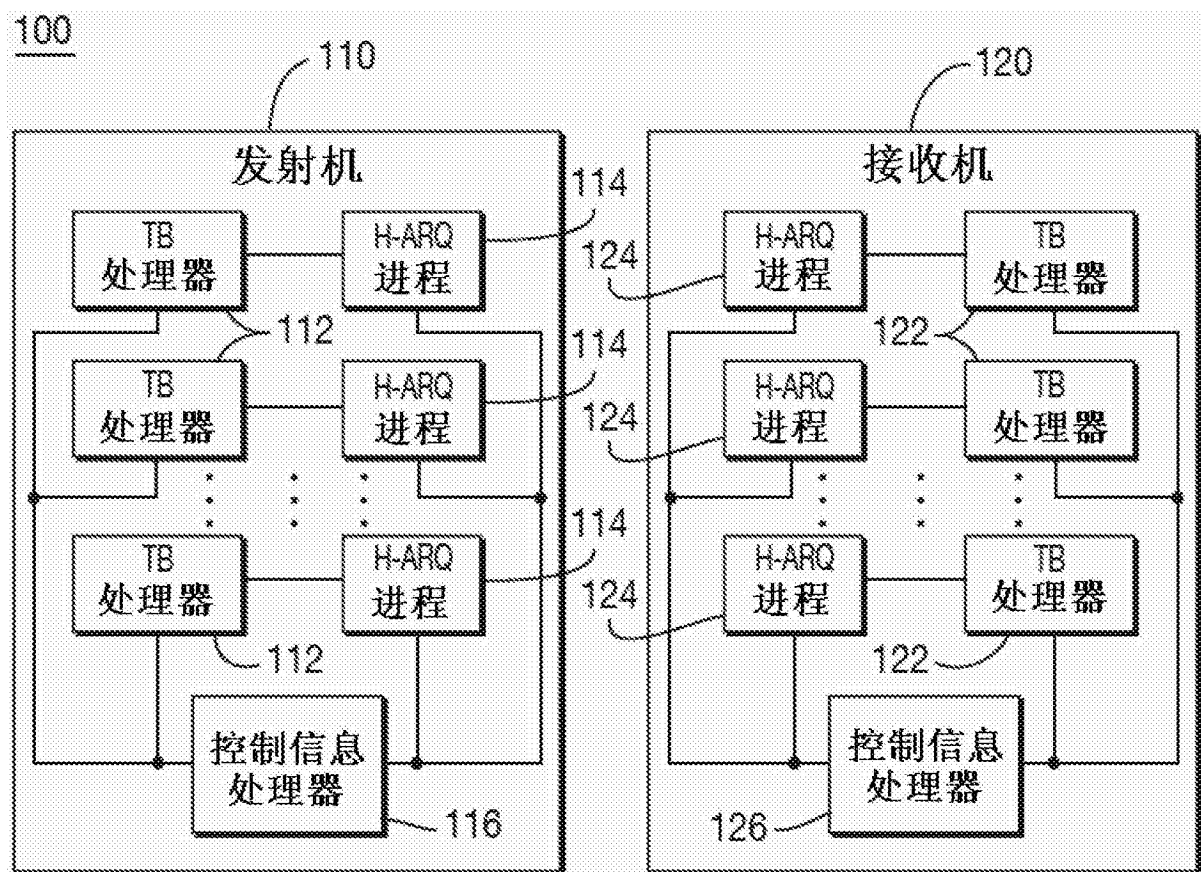


图 1

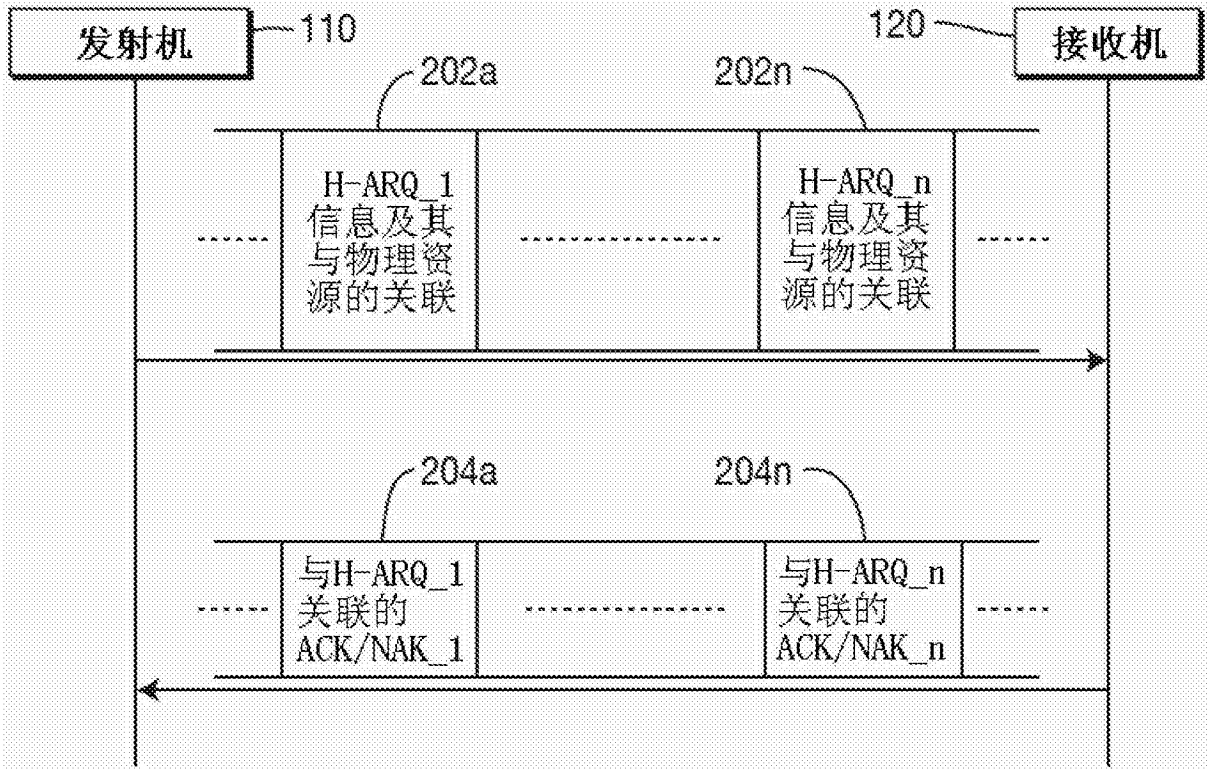


图 2

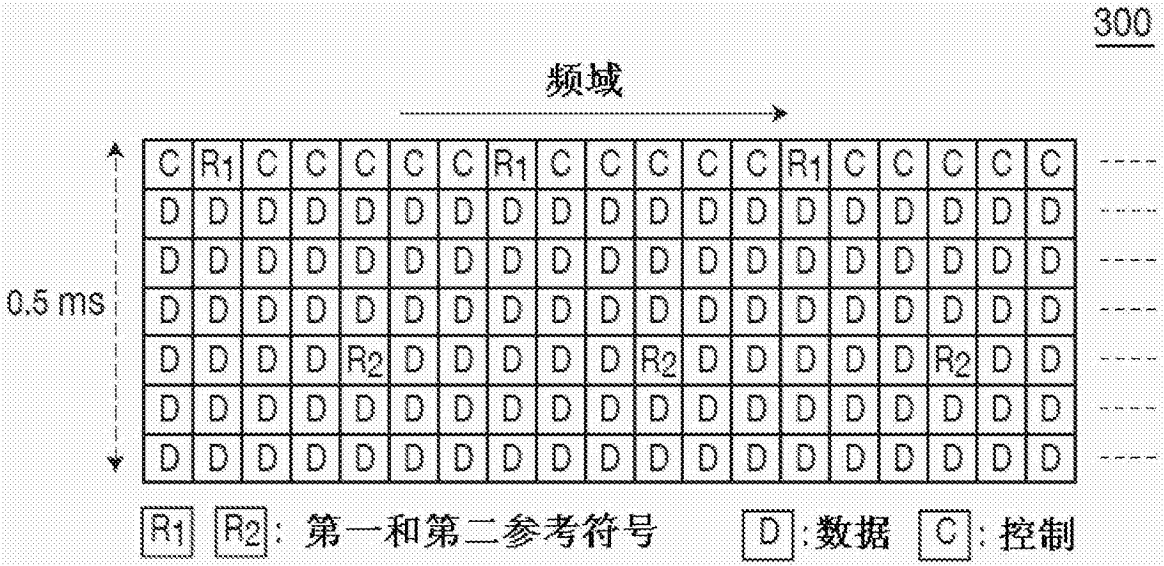


图 3

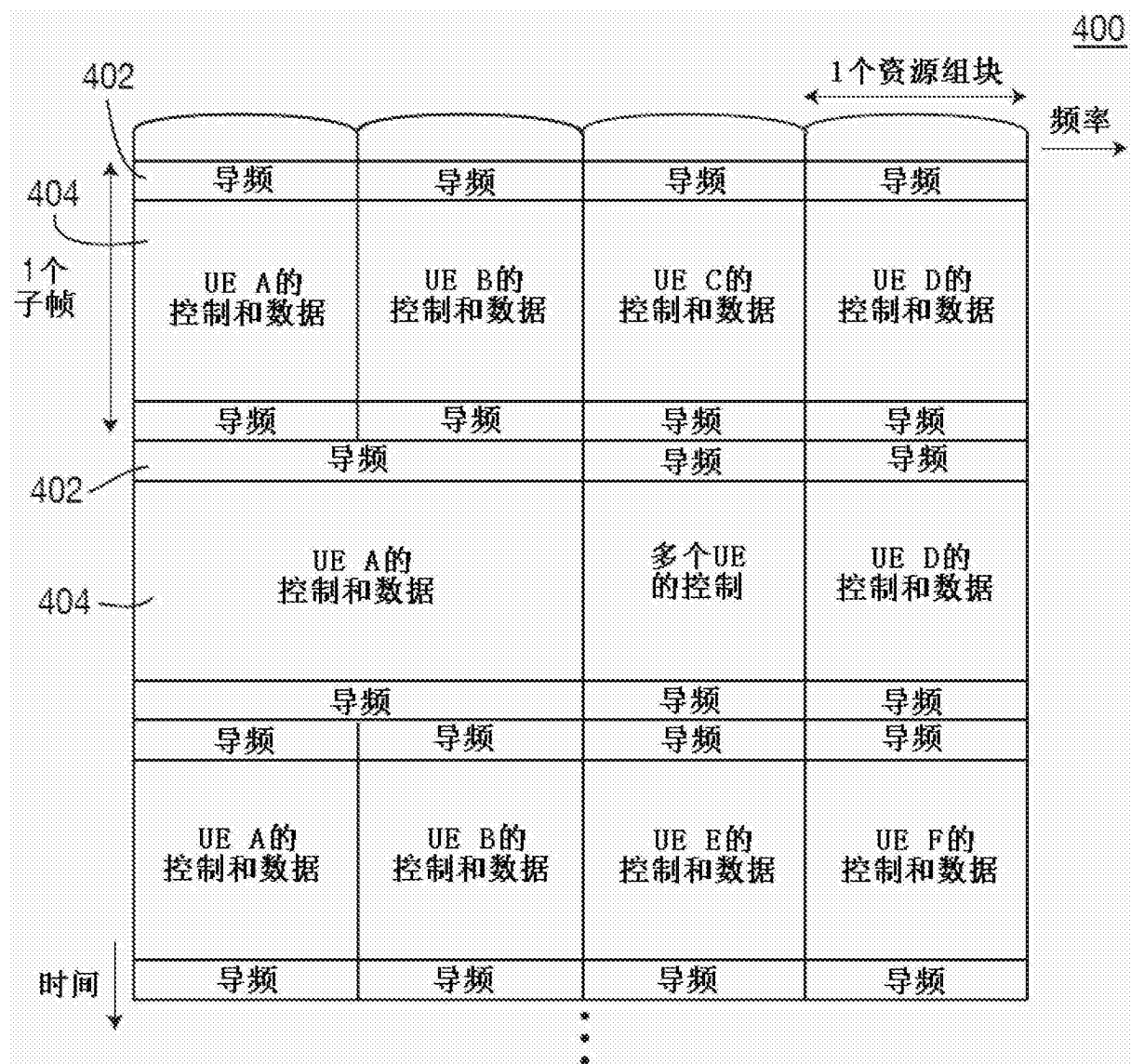


图 4