

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第2区分

【発行日】令和3年4月8日(2021.4.8)

【公開番号】特開2018-142701(P2018-142701A)

【公開日】平成30年9月13日(2018.9.13)

【年通号数】公開・登録公報2018-035

【出願番号】特願2018-27233(P2018-27233)

【国際特許分類】

H 01 L 21/3065 (2006.01)

H 01 L 21/027 (2006.01)

B 32 B 9/00 (2006.01)

【F I】

H 01 L 21/302 105 A

H 01 L 21/30 502 D

H 01 L 21/30 573

B 32 B 9/00 A

【手続補正書】

【提出日】令和3年2月19日(2021.2.19)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

平坦でない表面を有する基板を準備する工程と、

前記基板の上に第1下地層を配置して前記第1下地層が前記基板の前記平坦でない表面に対応する平坦でない表面を有し、前記第1下地層の上に第2平坦化層を配置することによって、前記基板の上にマルチスタック層を形成し、

前記マルチスタック層の上にハードマスクを堆積させ、

前記ハードマスクの上にパターン化された層を形成し、

前記パターン化された層は、フィーチャを有し、

前記パターン化された層の前記フィーチャによって前記マルチスタック層をエッチングすることにより、前記マルチスタック層にフィーチャを形成し、

前記マルチスタック層は、エッチングにより形成される50nm以下のフィーチャ寸法および2.5:1以上のアスペクト比を有するフィーチャの崩壊を回避するために十分な複合有効機械的剛性(Eeff)を有する、

ことを特徴とする方法。

【請求項2】

前記第1下地層は、炭素層を含む、

ことを特徴とする請求項1に記載の方法。

【請求項3】

前記第1下地層は、スピノン炭素(SOC; spin-on carbon)層を含む、

ことを特徴とする請求項1に記載の方法。

【請求項4】

前記第2平坦化層は、有機材料を含む、

ことを特徴とする請求項1に記載の方法。

【請求項 5】

前記第2平坦化層は、前記第1下地層のヤング率より小さいヤング率を有する、ことを特徴とする請求項1に記載の方法。

【請求項 6】

前記マルチスタック層における前記フィーチャは、5:1以上のアスペクト比を有する、
ことを特徴とする請求項1に記載の方法。

【請求項 7】

前記マルチスタック層における前記フィーチャの崩壊は、前記第2平坦化層の材料で全体が形成された層と同じ条件の下でエッティングによって形成された同じフィーチャと比べて低減される、

ことを特徴とする請求項1に記載の方法。

【請求項 8】

前記第2平坦化層の材料のエッティング耐性は、前記第1下地層のエッティング耐性の30%以内である、

ことを特徴とする請求項1に記載の方法。

【請求項 9】

前記パターン化された層の前記フィーチャは、特定のクリティカルディメンジョン(CD)を有し、前記マルチスタック層における前記フィーチャは、前記第1下地層の材料で全体が形成された層にエッティングによって形成された同じ層と比べて高いクリティカルディメンジョン(CD)均一性を有する、

ことを特徴とする請求項1に記載の方法。

【請求項 10】

前記第2平坦化層は、インプリントリソグラフィ技術によって配置される、

ことを特徴とする請求項1に記載の方法。

【請求項 11】

形成された前記パターン化された層の前記フィーチャを前記基板に転写するための1以上の追加的なエッティング工程を更に含む、

ことを特徴とする請求項1に記載の方法。

【請求項 12】

前記マルチスタック層は、フィーチャ崩壊なしで前記マルチスタック層における前記フィーチャを維持するために十分な複合有効機械的剛性(Eeff)を有する、

ことを特徴とする請求項1に記載の方法。

【請求項 13】

マルチスタック層であって、

平坦でない表面を有する基板と、

前記基板の上に形成され、前記基板の前記平坦でない表面に対応する平坦でない表面を有する第1炭素層と、

前記第1炭素層の上に形成され、平坦な表面を有する第2平坦化層と、を備え、

前記マルチスタック層は、エッティングにより形成される2.5:1以上のアスペクト比および50nm以下の寸法を有するフィーチャの崩壊を回避するために十分な複合有効機械的剛性(Eeff)を有する、

ことを特徴とするマルチスタック層。

【請求項 14】

前記第1炭素層は、スピノン炭素(SOC; spin-on carbon)層を含む、

ことを特徴とする請求項13に記載のマルチスタック層。

【請求項 15】

前記第2平坦化層は、有機材料を含む、

ことを特徴とする請求項14に記載のマルチスタック層。

【請求項 1 6】

前記マルチスタック層は、5 : 1 以上のアスペクト比および 50 nm 以下のフィーチャ寸法を有するフィーチャの崩壊を回避するために十分な複合有効機械的剛性(Eeff)を有する、ことを特徴とする請求項1 3に記載のマルチスタック層。

【請求項 1 7】

前記第2平坦化層の材料のエッティング耐性は、前記第1炭素層のエッティング耐性の30%以内である、

ことを特徴とする請求項1 3に記載のマルチスタック層。

【請求項 1 8】

デバイスを製造する方法であって、

請求項1 2に記載の方法で、形成されたパターン化された層のフィーチャを基板に転写することと、

前記基板を処理して前記デバイスを製造することと、

を含むことを特徴とする方法。

【請求項 1 9】

前記基板は、半導体基板を含み、製造される前記デバイスは、半導体デバイスである、ことを特徴とする請求項1 8に記載の方法。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0004

【補正方法】変更

【補正の内容】

【0004】

本発明の第1の側面に係る方法は、平坦でない表面を有する基板を準備する工程と、前記基板の上に第1下地層を配置して前記第1下地層が前記基板の前記平坦でない表面に対応する平坦でない表面を有し、前記第1下地層の上に第2平坦化層を配置することによって、前記基板の上にマルチスタック層を形成し、前記マルチスタック層の上にハードマスクを堆積させ、前記ハードマスクの上にパターン化された層を形成し、前記パターン化された層は、フィーチャを有し、前記パターン化された層の前記フィーチャによって前記マルチスタック層をエッティングすることにより、前記マルチスタック層にフィーチャを形成し、前記マルチスタック層は、エッティングにより形成される 50 nm 以下のフィーチャ寸法および 2 . 5 : 1 以上のアスペクト比を有するフィーチャの崩壊を回避するために十分な複合有効機械的剛性(Eeff)を有する。

一実施形態において、1つの方法は、存在するトポグラフィ変動の上に小さなパターンフィーチャを形成するために使用される。この方法は、平坦でない表面変動を有する表面を有する基板を準備する工程と、第1下地層がその下地である前記基板の前記平坦でない表面変動に対応する平坦でない表面変動を有するように前記基板の上に前記第1下地層を配置し、前記第1下地層の上に第2平坦化層を配置することによって、前記基板の上にマルチスタック層を形成し、前記マルチスタック層の上にハードマスクを堆積させ、前記ハードマスクの上にパターン化された層を形成し、前記パターン化された層は、フィーチャを有し、前記マルチスタック層は、最小のフィーチャ崩壊で、50 nm 以下のフィーチャ寸法および 2 . 5 : 1 以上のアスペクト比を有する、1以上のエッティングされたフィーチャを維持するために十分な複合有効機械的剛性(Eeff)を有する。他の側面において、前記マルチスタック層に前記パターン化された層のフィーチャをエッティングで形成するために 1 以上のエッティング工程が実施される。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0016

【補正方法】変更

【補正の内容】

【 0 0 1 6 】

本発明の第2の側面は、マルチスタック層に係り、前記マルチスタック層は、平坦でない表面を有する基板と、前記基板の上に形成され、前記基板の前記平坦でない表面に対応する平坦でない表面を有する第1炭素層と、前記第1炭素層の上に形成され、平坦な表面を有する第2平坦化層と、を備え、前記マルチスタック層は、エッティングにより形成される2.5:1以上のアスペクト比および50nm以下の寸法を有するフィーチャの崩壊を回避するために十分な複合有効機械的剛性(Eeff)を有する。

一実施形態他の側面において、マルチスタック層が提供され、前記マルチスタック層は、平坦でない表面変動を有する表面を有する基板と、前記基板の上に形成され、前記基板の前記平坦でない表面変動に対応する平坦でない表面変動を有する第1炭素層と、前記第1炭素層の上に形成され、平坦な表面を有する第2平坦化層と、を備えることができ、前記マルチスタック層は、最小のフィーチャ崩壊で、2.5:1以上のアスペクト比で50nm以下のフィーチャを維持するために十分な複合有効機械的剛性(Eeff)を有するマルチスタック層が提供される。