

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第3区分
 【発行日】令和3年3月4日(2021.3.4)

【公開番号】特開2019-128891(P2019-128891A)
 【公開日】令和1年8月1日(2019.8.1)
 【年通号数】公開・登録公報2019-031
 【出願番号】特願2018-11648(P2018-11648)
 【国際特許分類】

G 0 6 F 3/06 (2006.01)

G 0 6 F 13/10 (2006.01)

G 0 6 F 13/14 (2006.01)

【F I】

G 0 6 F 3/06 3 0 1 Z

G 0 6 F 13/10 3 4 0 Z

G 0 6 F 13/14 3 3 0 A

【手続補正書】

【提出日】令和3年1月22日(2021.1.22)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数のストレージデバイスを制御し、前記複数のストレージデバイスとの間でデータの送受信を行うコントローラと、

前記コントローラと通信可能であり、且つ前記複数のストレージデバイスそれぞれと通信可能であるブリッジと、

を有し、

前記コントローラは、前記複数のストレージデバイスのそれぞれからマスターブートレコードの情報を取得し、前記複数のストレージデバイスを1つのストレージデバイスと見せるための仮想のストレージデバイスのマスターブートレコードの情報を生成し、

前記ブリッジは、前記仮想のストレージデバイスのマスターブートレコードの情報を、前記複数のストレージデバイスのうち、第1のストレージデバイスのマスターブートレコードの領域に上書きする情報処理装置。

【請求項2】

前記情報処理装置の全体を制御するメインCPU(Central Processing Unit)を更に有し、

前記メインCPUは、前記コントローラを介して前記第1のストレージデバイスのマスターブートレコードの領域に記憶されている前記仮想のストレージデバイスのマスターブートレコードの情報を取得し、前記仮想のストレージデバイスのマスターブートレコードの情報に基づき前記仮想のストレージデバイスのアクセス情報を作成する請求項1記載の情報処理装置。

【請求項3】

前記コントローラは、前記メインCPUより仮想ドライブモード移行コマンドを受信すると、前記複数のストレージデバイスのそれぞれからマスターブートレコードの情報を取得し、前記仮想のストレージデバイスのマスターブートレコードの情報を生成する請求項2記載の情報処理装置。

【請求項 4】

前記ブリッジは、前記メイン CPU より前記仮想のストレージデバイスに対するアクセスコマンドを受信すると、前記アクセスコマンドに基づき前記複数のストレージデバイスのうちのストレージデバイスに対するアクセスかを判定し、アクセス先のストレージデバイスが前記第 1 のストレージデバイス以外のストレージデバイスであった場合、前記アクセスコマンドに関するパーティション情報とアドレス情報とを前記アクセス先のストレージデバイスのパーティション情報とアドレス情報とに変換する請求項 2 又は 3 記載の情報処理装置。

【請求項 5】

前記ブリッジは、第 1 インターフェイスで前記コントローラと通信を行い、複数の第 2 インターフェイスのそれぞれで前記複数のストレージデバイスのそれぞれと通信を行い、前記第 1 インターフェイスは、SATA (Serial ATA) インターフェイスである請求項 1 乃至 4 何れか 1 項記載の情報処理装置。

【請求項 6】

前記複数の第 2 インターフェイスは、複数の SATA インターフェイスである請求項 5 記載の情報処理装置。

【請求項 7】

前記情報処理装置は、画像形成装置である請求項 1 乃至 6 何れか 1 項記載の情報処理装置。

【請求項 8】

複数のストレージデバイスを制御し、前記複数のストレージデバイスとの間でデータの送受信を行うコントローラと、

前記コントローラと通信可能であり、且つ前記複数のストレージデバイスそれぞれと通信可能であるブリッジと、

を有する情報処理装置の制御方法であって、

前記コントローラが、前記複数のストレージデバイスのそれぞれからマスターブートレコードの情報を取得し、前記複数のストレージデバイスを 1 つのストレージデバイスと見せるための仮想のストレージデバイスのマスターブートレコードの情報を生成し、

前記ブリッジが、前記仮想のストレージデバイスのマスターブートレコードの情報を、前記複数のストレージデバイスのうち、第 1 のストレージデバイスのマスターブートレコードの領域に上書きする制御方法。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0005

【補正方法】変更

【補正の内容】

【0005】

本発明の情報処理装置は、複数のストレージデバイスを制御し、前記複数のストレージデバイスとの間でデータの送受信を行うコントローラと、前記コントローラと通信可能であり、且つ前記複数のストレージデバイスそれぞれと通信可能であるブリッジと、を有し、前記コントローラは、前記複数のストレージデバイスのそれぞれからマスターブートレコードの情報を取得し、前記複数のストレージデバイスを 1 つのストレージデバイスと見せるための仮想のストレージデバイスのマスターブートレコードの情報を生成し、前記ブリッジは、前記仮想のストレージデバイスのマスターブートレコードの情報を、前記複数のストレージデバイスのうち、第 1 のストレージデバイスのマスターブートレコードの領域に上書きする。