

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 3 区分
 【発行日】平成 17 年 10 月 20 日 (2005.10.20)

【公開番号】特開 2003-50751 (P2003-50751A)
 【公開日】平成 15 年 2 月 21 日 (2003.2.21)
 【出願番号】特願 2002-175874 (P2002-175874)
 【国際特許分類第 7 版】

G 0 6 F 13/00

G 0 6 F 3/06

【F I】

G 0 6 F 13/00 3 0 1 D

G 0 6 F 3/06 3 0 4 B

【手続補正書】

【提出日】平成 17 年 6 月 17 日 (2005.6.17)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

少なくとも 1 つの電子装置 (130) のためのコネクタ (112, 116) を有する第 1 のバックプレーン (110) と、

少なくとも 1 つの電子装置 (130) のためのコネクタ (122, 126) を有する第 2 のバックプレーン (120) と、

複数のデータ経路 (140, 150) を有する電子装置 (130) であって、該電子装置の第 1 のデータ経路が前記第 1 のバックプレーンのデータ経路コネクタ (112) に結合され、該電子装置の代替的な第 2 のデータ経路が前記第 2 のバックプレーンのデータ経路コネクタ (122) に結合される、電子装置 (130) とを含む装置。

【請求項 2】

前記電子装置が、前記第 1 及び第 2 のバックプレーンの両者の制御信号経路コネクタに結合された制御信号経路を有している、請求項 1 に記載の装置。

【請求項 3】

前記電子装置が、前記第 1 及び第 2 のバックプレーンの両者のアドレス信号経路コネクタに結合されたアドレス信号経路を有している、請求項 1 に記載の装置。

【請求項 4】

前記電子装置が、前記第 1 及び第 2 のバックプレーンの両者の電源経路コネクタに結合された電源経路を有している、請求項 1 に記載の装置。

【請求項 5】

前記電子装置が不揮発性記憶装置である、請求項 1 に記載の装置。

【請求項 6】

前記電子装置がディスクドライブである、請求項 1 に記載の装置。

【請求項 7】

各バックプレーンが、対応する入出力コントローラ (160) に関連付けされている、請求項 1 に記載の装置。

【請求項 8】

前記第 1 のバックプレーンからの別のデータ経路コネクタ (318) を前記第 2 のバックプ

レーンからの別のデータ経路コネクタ(328)に接続するバックプレーン連結基板(380)を更に含む、請求項1に記載の装置。

【請求項9】

前記第1及び第2のバックプレーン(310,320)が互いに実質的に平行な複数の平面内に位置している、請求項1に記載の装置。

【請求項10】

第1及び第2のバックプレーン(110,120)が共通の一平面内に位置している、請求項1に記載の装置。