

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第1部門第2区分

【発行日】令和4年10月26日(2022.10.26)

【公開番号】特開2022-60443(P2022-60443A)

【公開日】令和4年4月14日(2022.4.14)

【年通号数】公開公報(特許)2022-067

【出願番号】特願2022-25670(P2022-25670)

【国際特許分類】

A 63 F 7/02 (2006.01)

10

【F I】

A 63 F 7/02 326 Z

【手続補正書】

【提出日】令和4年10月18日(2022.10.18)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

20

【特許請求の範囲】

【請求項1】

表示装置の表示画面を特定するディスプレイリストを発行する画像制御手段と、前記ディスプレイリストに基づく所定の画像データを、所定のRWメモリに生成する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定のCGメモリと、を有して構成され、
先頭アドレスと必要なデータサイズとを特定することで、前記RWメモリに、特別領域を含む複数のメモリ領域を確保する第1手段と、

前記特別領域以外のメモリ領域に、基準値の整数N倍(N-1)として任意選択される空間先頭アドレスと、前記表示装置の横方向ピクセル数に対応する水平サイズとに基づいて所定の二次元空間を確保すると共に、前記二次元空間を特定するべく一意の一意情報を付与する第2手段と、

前記ディスプレイリストに記載された所定の指示コマンドであって、展開先を前記特別領域に指定する指示コマンドと、前記CGメモリから取得すべき基礎データの記憶位置及びデータサイズを特定する指示コマンドと、に基づいて所定の基礎データを取得して、前記特別領域に展開する第3手段と、

前記一意情報を含んだ前記ディスプレイリストの所定の指示コマンドの指示に基づいて、第3手段が展開した展開データを、前記二次元空間に書込む第4手段と、を有して構成され、

前記特別領域は、前記展開データに必要な展開空間が、必要に応じて自動生成されるよう構成され、

前記画像制御手段は、DMA(Direct Memory Access)動作を実行可能なDMAC回路と、前記DMAC回路の動作を規定する設定値が設定される制御レジスタと、を有して構成され、

前記DMAC回路によるDMA動作に関し、データの転送元と転送先を含んだ必要情報を、所定の制御レジスタに設定する設定手段と、

規定の制御レジスタへの設定値に基づいて前記DMAC回路を機能させて、DMA動作を開始させる開始手段と、を設け、

開始させたDMA動作の完了を待つことなく、その後の制御動作に移行する一方、前記設定手段による設定処理は、前記DMAC回路のDMA動作を禁止状態としたうえで実行さ

40

30

50

れることを特徴とする遊技機。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0007

【補正方法】変更

【補正の内容】

【0007】

上記の目的を達成するため、本発明に係る遊技機は、表示装置の表示画面を特定するディスプレイリストを発行する画像制御手段と、前記ディスプレイリストに基づく所定の画像データを、所定の R W メモリに生成する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定の C G メモリと、を有して構成され、先頭アドレスと必要なデータサイズとを特定することで、前記 R W メモリに、特別領域を含む複数のメモリ領域を確保する第 1 手段と、前記特別領域以外のメモリ領域に、基準値の整数 N 倍 (N 1) として任意選択される空間先頭アドレスと、前記表示装置の横方向ピクセル数に対応する水平サイズとに基づいて所定の二次元空間を確保すると共に、前記二次元空間を特定するべく一意の一意情報を付与する第 2 手段と、前記ディスプレイリストに記載された所定の指示コマンドであって、展開先を前記特別領域に指定する指示コマンドと、前記 C G メモリから取得すべき基礎データの記憶位置及びデータサイズを特定する指示コマンドと、に基づいて所定の基礎データを取得して、前記特別領域に展開する第 3 手段と、前記一意情報を含んだ前記ディスプレイリストの所定の指示コマンドの指示に基づいて、第 3 手段が展開した展開データを、前記二次元空間に書込む第 4 手段と、を有して構成され、前記特別領域は、前記展開データに必要な展開空間が、必要に応じて自動生成されるよう構成され、前記画像制御手段は、D M A (Direct Memory Access) 動作を実行可能な D M A C 回路と、前記 D M A C 回路の動作を規定する設定値が設定される制御レジスタと、を有して構成され、前記 D M A C 回路による D M A 動作に関し、データの転送元と転送先を含んだ必要情報を、所定の制御レジスタに設定する設定手段と、規定の制御レジスタへの設定値に基づいて前記 D M A C 回路を機能させて、D M A 動作を開始させる開始手段と、を設け、開始させた D M A 動作の完了を待つことなく、その後の制御動作に移行する一方、前記設定手段による設定処理は、前記 D M A C 回路の D M A 動作を禁止状態としたうえで実行される。

10

20

30

40

50