

【公報種別】 特許法第 17 条の 2 の規定による補正の掲載
【部門区分】 第 6 部門第 2 区分
【発行日】 令和 4 年 8 月 15 日(2022.8.15)

【国際公開番号】 WO2020/053693
【出願番号】 特願 2020-546533(P2020-546533)
【国際特許分類】

G 0 9 G 3/3233(2016.01)
G 0 9 G 3/20(2006.01)
H 0 1 L 51/50(2006.01)
H 0 1 L 27/32(2006.01)
H 0 1 L 29/786(2006.01)
G 0 9 F 9/30(2006.01)

10

【F I】

G 0 9 G 3/3233
G 0 9 G 3/20 6 2 4 B
G 0 9 G 3/20 6 2 1 H
G 0 9 G 3/20 6 4 2 A
G 0 9 G 3/20 6 1 1 A
H 0 5 B 33/14 A
H 0 1 L 27/32
H 0 1 L 29/78 6 1 4
H 0 1 L 29/78 6 1 8 B
H 0 1 L 29/78 6 1 7 N
G 0 9 F 9/30 3 6 5
G 0 9 F 9/30 3 3 8

20

【手続補正書】

【提出日】 令和 4 年 8 月 4 日(2022.8.4)

【手続補正 1】

30

【補正対象書類名】 特許請求の範囲

【補正対象項目名】 全文

【補正方法】 変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第 1 のトランジスタ乃至第 5 のトランジスタ、容量素子、及び表示素子が設けられた画素を有し、

前記第 1 のトランジスタでは、ソースまたはドレインの一方が前記容量素子の一方の電極と電氣的に接続され、ソースまたはドレインの他方が第 1 の配線と電氣的に接続され、

40

前記第 2 のトランジスタでは、ソースまたはドレインの一方が前記第 3 のトランジスタのゲートと電氣的に接続され、ソースまたはドレインの他方が第 2 の配線と電氣的に接続され、

前記第 3 のトランジスタでは、ソースまたはドレインの一方が前記表示素子と電氣的に接続され、ソースまたはドレインの他方が第 3 の配線と電氣的に接続され、

前記第 4 のトランジスタでは、ソースまたはドレインの一方が前記表示素子と電氣的に接続され、ソースまたはドレインの他方が第 4 の配線と電氣的に接続され、

前記第 5 のトランジスタでは、ソースまたはドレインの一方が前記第 3 のトランジスタのバックゲートと電氣的に接続され、ソースまたはドレインの他方が第 5 の配線と電氣的に接続され、

50

前記第 1 のトランジスタのゲートと前記第 4 のトランジスタのゲートとは、電氣的に接続される表示装置。

【請求項 2】

第 1 のトランジスタ乃至第 5 のトランジスタ、容量素子、及び表示素子が設けられた画素と、補正データ生成回路と、を有し、

前記第 1 のトランジスタでは、ソースまたはドレインの一方が前記容量素子の一方の電極と電氣的に接続され、ソースまたはドレインの他方が第 1 の配線と電氣的に接続され、

前記第 2 のトランジスタでは、ソースまたはドレインの一方が前記第 3 のトランジスタのゲートと電氣的に接続され、ソースまたはドレインの他方が第 2 の配線と電氣的に接続され、

前記第 3 のトランジスタでは、ソースまたはドレインの一方が前記表示素子と電氣的に接続され、ソースまたはドレインの他方が第 3 の配線と電氣的に接続され、

前記第 4 のトランジスタでは、ソースまたはドレインの一方が前記表示素子と電氣的に接続され、ソースまたはドレインの他方が第 4 の配線と電氣的に接続され、

前記第 5 のトランジスタでは、ソースまたはドレインの一方が前記第 3 のトランジスタのバックゲートと電氣的に接続され、ソースまたはドレインの他方が第 5 の配線と電氣的に接続され、

前記第 1 のトランジスタのゲートと前記第 4 のトランジスタのゲートとは、電氣的に接続され、

第 1 の期間において、前記補正データ生成回路が、前記第 3 のトランジスタのしきい値電圧を補正するためのデータである補正データを生成し、

第 2 の期間において、第 1 の電位が、前記容量素子の他方の電極に供給され、

第 3 の期間において、第 2 の電位が前記容量素子の一方の電極に供給されることにより、前記容量素子の他方の電極の電位が第 3 の電位となり、

第 4 の期間において、前記第 3 の電位に対応する電流が、前記表示素子に流れる表示装置。

【請求項 3】

請求項 2 において、

前記第 1 の期間において、前記補正データ生成回路が前記補正データを生成した後、前記補正データに対応する電位が、前記第 3 のトランジスタのバックゲートに供給される表示装置。

【請求項 4】

請求項 2 において、

前記第 1 の期間において、前記第 4 のトランジスタをオン状態とすることにより、前記第 3 のトランジスタ及び前記第 4 のトランジスタに電流を流し、当該電流に対応した前記補正データを前記補正データ生成回路が生成する表示装置。

【請求項 5】

請求項 4 において、

前記第 1 の期間において、前記第 3 のトランジスタに流れる電流が一定値以下となるように、前記補正データ生成回路が前記補正データを生成する表示装置。

10

20

30

40

50