【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】平成21年10月1日(2009.10.1)

【公開番号】特開2008-271202(P2008-271202A)
【公開日】平成20年11月6日(2008.11.6)
【年通号数】公開・登録公報2008-044
【出願番号】特願2007-111537(P2007-111537)
【国際特許分類】
Ｈ０３Ｆ　1/26　(2006.01)
Ｈ０３Ｇ　3/10　(2006.01)
【ＦＩ】
Ｈ０３Ｆ　1/26
Ｈ０３Ｇ　3/10　Ａ

【手続補正書】
【提出日】平成21年8月14日(2009.8.14)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】請求項２
【補正方法】変更
【補正の内容】
【請求項２】
入力端子と、
前記入力端子から入力された電圧信号を入力として電流信号を出力する電圧入力電流出力増幅器と、
電流信号を入力として電流信号を出力する第１の電流入力電流出力増幅器、第２の電流入力電流出力増幅器および第３の電流入力電流出力増幅器と、
第１のスイッチ、第２のスイッチおよび第３のスイッチと、
利得切替制御端子と、
前記第１の電流入力電流出力増幅器および前記第２の電流入力電流出力増幅器の出力電流信号の加算値を電圧信号に変換する電流電圧変換器と、
前記電流電圧変換器の出力電圧を出力する出力端子と、を有する利得切替付低雑音増幅回路であって、
抵抗値の比が（Ｎ－Ｘ）：Ｎ（Ｎは２以上の自然数、ＸはＮより小さい自然数）である第１の抵抗および第２の抵抗を有し、
前記利得切替制御端子からの信号が高利得モードの場合、前記電圧入力電流出力増幅器の電流出力は前記第１のスイッチを経て前記第１の電流入力電流出力増幅器の電流入力端子へ入力され、
前記利得切替制御端子からの信号が低利得モードの場合、前記電圧入力電流出力増幅器の電流出力のＸ／Ｎ倍の電流は前記第１の抵抗を介して前記第２のスイッチへ入力され、さらにその後段にある前記第２の電流入力電流出力増幅器の電流入力端子へ入力され、
また、前記利得切替制御端子からの信号が低利得モードの場合、前記電圧入力電流出力増幅器の電流出力の（Ｎ－Ｘ）／Ｎ倍の電流は前記第２の抵抗を介して前記第３のスイッチへ入力され、さらにその後段にある前記第３の電流入力電流出力増幅器の電流入力端子へ入力されることを特徴とする利得切替付低雑音増幅回路。