

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6322968号
(P6322968)

(45) 発行日 平成30年5月16日(2018.5.16)

(24) 登録日 平成30年4月20日(2018.4.20)

(51) Int.Cl. F 1
G 0 6 F 9 / 5 0 (2 0 0 6 . 0 1) G 0 6 F 9 / 4 6 4 6 2 A

請求項の数 6 (全 19 頁)

(21) 出願番号	特願2013-239098 (P2013-239098)	(73) 特許権者	000004237
(22) 出願日	平成25年11月19日(2013.11.19)		日本電気株式会社
(65) 公開番号	特開2015-99494 (P2015-99494A)		東京都港区芝五丁目7番1号
(43) 公開日	平成27年5月28日(2015.5.28)	(74) 代理人	100109313
審査請求日	平成28年10月14日(2016.10.14)		弁理士 机 昌彦
		(74) 代理人	100124154
			弁理士 下坂 直樹
		(72) 発明者	菊池 康祐
			東京都港区芝五丁目7番1号
			日本電気株式会社内
		審査官	原 忠

最終頁に続く

(54) 【発明の名称】 情報処理装置、情報処理方法およびプログラム

(57) 【特許請求の範囲】

【請求項1】

アプリケーションの実行特性に影響を及ぼす、ループ構造を含む少なくとも一部のプログラムコードによる記述である特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成する特定記述解析手段と、

前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リソースを前記アプリケーションの実行に割り当てる計算リソース割当手段とを備え、

前記特定記述解析手段は、前記特定記述によって呼び出される命令または関数に関する前記ループ構造における、ループの繰り返し回数とループ構造の深さとを含む付加情報を生成し、

前記計算リソース割当手段は、前記ループの繰り返し回数と前記ループ構造の深さのうち少なくともいずれかがそれぞれの閾値より大きい場合、前記アプリケーションの実行を、前記命令または関数の実行に適した計算リソースに割り当てる情報処理装置。

【請求項2】

前記特定記述解析手段は、前記アプリケーションの実行プログラム、または当該実行プログラムがコンパイルされて生成される実行バイナリが逆アセンブルされた結果に基づいて、前記特定記述の有無を判断する

10

20

請求項 1 記載の情報処理装置。

【請求項 3】

前記特定記述解析手段は、前記アプリケーションにおいて集団通信関数を呼び出す記述を特定記述として抽出し、

前記計算リソース割当手段は、前記集団通信関数の繰り返し回数が閾値より大きい場合、前記アプリケーションの実行を、帯域幅が所定値より高い通信ネットワークを用いて構成された計算リソースに割り当てる

請求項 1 または請求項 2 記載の情報処理装置。

【請求項 4】

前記特定記述解析手段は、前記アプリケーションにおいてランダムアクセスでのファイルへの読み出し命令または書き込み命令を呼び出す記述を特定記述として抽出し、

前記計算リソース割当手段は、前記読み出し命令または前記書き込み命令の繰り返し回数が閾値より大きい場合、前記アプリケーションの実行を、ランダムアクセスに適した記憶装置を用いて構成された計算リソースに割り当てる

請求項 1 または請求項 2 記載の情報処理装置。

【請求項 5】

コンピュータによって、

アプリケーションの実行特性に影響を及ぼす、ループ構造を含む少なくとも一部のプログラムコードによる記述である特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成し、

前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リソースを前記アプリケーションの実行に割り当て、

前記付加情報は、前記特定記述によって呼び出される命令または関数に関する前記ループ構造における、ループの繰り返し回数とループ構造の深さとを含み、

前記計算リソースは、前記ループの繰り返し回数と前記ループ構造の深さのうち少なくともいずれかがそれぞれの閾値より大きい場合、前記アプリケーションの実行が割り当てられる

情報処理方法。

【請求項 6】

アプリケーションの実行特性に影響を及ぼす、ループ構造を含む少なくとも一部のプログラムコードによる記述である特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成する処理と、

前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リソースを前記アプリケーションの実行に割り当てる処理とを

コンピュータに実行させ、

前記付加情報は、前記特定記述によって呼び出される命令または関数に関する前記ループ構造における、ループの繰り返し回数とループ構造の深さとを含み、

前記計算リソースは、前記ループの繰り返し回数と前記ループ構造の深さのうち少なくともいずれかがそれぞれの閾値より大きい場合、前記アプリケーションの実行が割り当てられる

プログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、アプリケーションの実行に適した計算リソースに、そのアプリケーションの実行を割り当てる技術に関する。

【背景技術】

【0002】

一般に、計算ノード間のデータ通信は通信ネットワーク（以降、単に「ネットワーク」

10

20

30

40

50

とも称する)を介して実施され、ファイルI/O(Input/Output:入出力)はストレージディスクに対して行われる。

【0003】

データ通信やファイルI/Oの実行仕様、すなわち特性に応じて、データ通信やファイルI/Oの実行に適するネットワークやストレージディスクは異なる。これらネットワークやストレージディスクといった要素を用いてシステムを構築する場合、複数の上記特性に適した要素を多く用いると、様々な特性を備えたアプリケーションの実行に適したシステムを構築できる(、すなわちアプリケーションの実行性能を向上できる)という利点がある。

【0004】

一方、複数の特性に適した要素を利用したシステムは、一部の特性のみに適した要素を利用したシステムと比較して、一般に構築費用が高額になるという問題がある。そこで、構築費用を抑えながら、複数の特性に適したシステムを構築することが考えられている。例えば、システムを構成するすべての要素を、複数の特性に対応可能な要素にて構築するのではなく、システムを構成する要素をいくつかのグループに分割すると共に、グループ間で異なる特性に対応する要素を採用することが考えられる。

【0005】

しかしながら、上記方法にてシステムを構築するには、エンドユーザが、アプリケーションおよびシステムを構成する各要素の特性を把握すると共に、手動にてシステム内におけるグループを使い分ける作業が必要となる。

【0006】

上記作業は、計算機の知識を必要とし、また煩雑であるため、単に計算結果のみを必要とする、計算機に精通していないエンドユーザには困難である。一方で、計算ノード間のネットワークにおける通信や、ディスクストレージへのファイルI/Oは、アプリケーションの実行性能に大きく影響するので、これらの実行に適したシステムでの実行が望まれる。

【0007】

上記技術に関連して、例えば、特許文献1は、命令セット及び構成の異なるプロセッサエレメントを複数備えたヘテロジニアス・マルチプロセッサシステムを開示する。このマルチプロセッサシステムは、特定のプロセッサエレメントのリソースが不足することを防ぐことにより、マルチプロセッサシステム全体の処理を向上させる手段を備える。

【0008】

また、特許文献2は、ソースプログラムに基づいてプログラムの特性を判別することにより、スケジューリングに活かす方式を開示する。

【先行技術文献】

【特許文献】

【0009】

【特許文献1】特許第4936517号公報

【特許文献2】特開2003-271405号公報

【発明の概要】

【発明が解決しようとする課題】

【0010】

上述のように、システムを構成する要素をいくつかのグループに分割すると共に、グループ間で特性の異なる要素を採用するようにシステムを構築するには、計算機の知識および煩雑な作業が必要となるため、一般のエンドユーザには実施困難であるという課題がある。

【0011】

また、上記特許文献1に開示される手段は、異種のリソースにおいてタスクを効率よく動作させるものの、プロセッサの処理のみに着目しているため、計算ノード間のネットワークにおける通信や、ディスクストレージへのファイルI/Oに適用することはできない

10

20

30

40

50

。

【 0 0 1 2 】

また、上記特許文献 2 には、計算機の知識および煩雑な作業を必要とせずに、アプリケーションの実行性能を向上する技術は開示されていない。

【 0 0 1 3 】

本願発明は、上記課題を鑑みてなされたものであり、構築費用を低減できると共に、エンドユーザの手間を不要としながらアプリケーションの実行性能を向上することができる情報処理装置等を提供することを主要な目的とする。

【課題を解決するための手段】

【 0 0 1 4 】

本発明の第 1 の情報処理装置は、アプリケーションの実行特性に影響を及ぼす特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成する特定記述解析手段と、前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リソースを前記アプリケーションの実行に割り当てる計算リソース割当手段とを備える。

10

【 0 0 1 5 】

本発明の第 1 の情報処理方法は、コンピュータによって、アプリケーションの実行特性に影響を及ぼす特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成し、前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リ

20

【 0 0 1 6 】

なお同目的は、上記の各構成を有する情報処理装置または情報処理方法を、コンピュータによって実現するコンピュータ・プログラム、およびそのコンピュータ・プログラムが格納されている、コンピュータ読み取り可能な記憶媒体によっても達成される。

【発明の効果】

【 0 0 1 7 】

本願発明によれば、構築費用を低減できると共に、エンドユーザの手間をかけることなくアプリケーションの実行性能を向上することができるという効果が得られる。

【図面の簡単な説明】

30

【 0 0 1 8 】

【図 1】本発明の第 1 の実施形態に係る情報処理システムの構成の概要を示す図である。

【図 2】本発明の第 1 の実施形態に係る情報処理システムの構成を示すブロック図である。

。

【図 3】本発明の第 1 の実施形態に係る情報処理システムにおいて、同時に全てのプロセス間でデータ交換が行われる例を示す図である。

【図 4】本発明の第 1 の実施形態に係る情報処理システムにおいて、プロセス間でリング状にデータ交換が行われる例を示す図である。

【図 5】情報処理システムにおいてバイセクショナルバンド幅が高いネットワークポロジによって全てのノードを構成した場合の動作を示すフローチャートである。

40

【図 6】情報処理システムにおいてバイセクショナルバンド幅が低いネットワークポロジによって全てのノードを構成した場合の動作を示すフローチャートである。

【図 7】本発明の第 1 の実施形態に係る情報処理システムにおいてアプリケーションを実行するシステムを振り分ける動作を示すフローチャートである。

【図 8】アプリケーションプログラムの記述の例を示す図である。

【図 9】アプリケーションプログラムの記述の例を示す図である。

【図 10】アプリケーションプログラムの記述の例を示す図である。

【図 11】情報処理システムにおいて SAS (Serial Attached SCSI) ディスクによって全てのノードを構成した場合の動作を示すフローチャートである。

【図 12】情報処理システムにおいて SATA (Serial ATA) ディスクによ

50

て全てのノードを構成した場合の動作を示すフローチャートである。

【図13】本発明の第1の実施形態に係る情報処理システムにおいてアプリケーションをSASディスクによるシステムとSATAディスクによるシステムとに振り分ける動作を示すフローチャートである。

【図14】本発明の第2の実施形態に係る情報処理システムの構成を示すブロック図である。

【図15】アプリケーションプログラムの例の一部を示す図である。

【図16】アプリケーション実行バイナリを逆アセンブルした結果である命令リストを示す図である。

【図17】本発明の第3の実施形態に係る情報処理システムの構成の概要を示す図である

10

。【図18】本発明の各実施形態に係る情報処理システムを実現可能な情報処理装置のハードウェア構成を例示する図である。

【発明を実施するための形態】

【0019】

以下、本発明の実施形態について図面を参照して詳細に説明する。

【0020】

第1の実施形態

図1は、本発明の第1の実施形態に係る情報処理システム100の構成の概要を示す図である。図1に示すように、情報処理システム100は、ジョブスケジューラ110、計算システム120₁、120₂、・・・、120_nを備える。アプリケーションの実行要求は、エンドユーザからジョブスケジューラに送られる。このとき、エンドユーザは、アプリケーションの実行に必要な各計算システム内のCPU(Central Processing Unit)コアの数やメモリ容量なども要求する。本実施形態において、アプリケーションとは、情報処理システム100において実行される特定の機能を実現可能なソフトウェアプログラム(コンピュータプログラム)を表す。

20

【0021】

情報処理システム100は、HPC(High Performance Computing)の分野に属する。

【0022】

一般的なHPCの分野に属するシステムでは、複数のユーザによりシステムを共有すると共に、アプリケーションの実行量を最大化するためにジョブスケジューラと呼ばれるソフトウェアが用いられる。

30

【0023】

ジョブスケジューラは、エンドユーザから要求されたCPUコアの数やメモリ容量を備えた計算システムを確保できた段階で、要求されたアプリケーションを、上記確保した計算システムにおいて実行する。このように、ジョブスケジューラによってアプリケーションを実行する計算システムの選択は自動的に行われる。

【0024】

ここで、HPC分野では、アプリケーションを実現可能なアプリケーションプログラムを記述するのに用いられるプログラミング言語には、一部の種類(言語)が多く使われる。また、複数の計算システムに処理を分割し並列に処理する分散並列処理を行うためのライブラリのAPI(Application Programming Interface)にも、一部の種類が多く使われる。このようなプログラミング言語内の特定記述(詳細は後述する)や、ライブラリのAPIは、それらに使用される種類毎に実行に適するシステムが異なるという特徴がある。

40

【0025】

また、HPC分野のアプリケーションは、一般的に一部の処理を繰り返し実行するという特徴がある。繰り返し実行はプログラミング言語のループ構造によって記述される。

【0026】

50

このように、実行に適する環境が異なるプログラム中の記述と、その記述が存在する場所のループ構造とを調べることにより、そのアプリケーションの実行に適する特性を高い精度で予測することが可能である。また、予測した結果を、ジョブスケジューラに入力することにより、エンドユーザによる手動の操作を必要とすることなく、アプリケーションの実行に適するシステムによりアプリケーションを実行することが自動で可能となる。

【0027】

以下に、本実施形態に係る情報処理システム100の詳細を説明する。

【0028】

図2は、本発明の第1の実施形態に係る情報処理システム100の構成を示すブロック図である。図2に示すように、情報処理システム100は、コンパイラ210、ジョブスケジューラ220、システム230、240を備える。

10

【0029】

コンパイラ210は、コンパイラ通常機能部211、特定記述解析部212および付加情報生成部213を備える。ジョブスケジューラ220は、アプリケーション実行受付部221、反復回数閾値設定部222、ループ構造深さ閾値設定部223、付加情報解析部224および計算リソース割当部225を備える。

【0030】

コンパイラ210は、アプリケーション実行要求310を出力する。アプリケーション実行要求310は、アプリケーション実行バイナリ311、反復回数付加情報312およびループ構造深さ付加情報313を含む。アプリケーション実行要求310は、エンドユーザによって、ジョブスケジューラ220にアプリケーションの実行を要求するときに渡される。

20

【0031】

コンパイラ210は、アプリケーションプログラム200を受け取ると、コンパイラ通常機能部211において、通常のコンパイル機能を実施する。コンパイラ通常機能部211は、アプリケーションプログラム200に基づいて、アプリケーション実行バイナリ311を生成する。続いて、コンパイラ通常機能部211は、アプリケーションプログラム200を特定記述解析部212に送る。

【0032】

特定記述解析部212は、アプリケーションプログラム200において特定記述が記述されている箇所を調べる。特定記述とは、アプリケーションプログラムを構成する記述のうち、当該アプリケーションプログラムの実行特性に影響を及ぼす少なくとも一部のプログラムコードによる記述である。特定記述解析部212は、特定記述が見つかり、それが記述されている箇所のループ構造の深さと、ループの繰り返し回数を調べる。

30

【0033】

特定記述解析部212は、調べた結果を付加情報生成部213に送る。付加情報生成部213は、ループの繰り返し回数を反復回数付加情報312、ループ構造の深さをループ構造深さ付加情報313として生成する。なお、ループの繰り返し回数がアプリケーションプログラム200において静的に与えられていない場合、付加情報生成部213は、それを識別することができる固有の値(例えば、「-1」)を反復回数付加情報312として生成する。

40

【0034】

ジョブスケジューラ220は、計算リソース割当部225において、通常のジョブスケジューラと同様の機能を実施する。すなわち、計算リソース割当部225は、アプリケーション実行要求310にしたがって、アプリケーションを実行する計算システムを確保すると共に、確保した計算システムにおいてアプリケーションの実行を指示する。

【0035】

また、ジョブスケジューラ220は、反復回数閾値設定部222、ループ構造深さ閾値設定部223において、プログラム中の特定記述が実行される傾向を判断するのに利用する閾値を保持する。閾値には、アプリケーションプログラム200における、ループ構造

50

の繰り返し回数との比較に使われる閾値と、ループ構造の深さとの比較に使われる閾値とがある。ループ構造の繰り返し回数との比較に使われる閾値は、反復回数閾値設定部 2 2 2 に保持される。ループ構造の深さとの比較に使われる閾値は、ループ構造深さ閾値設定部 2 2 3 に保持される。閾値は、システム管理者によってあらかじめジョブスケジューラ 2 2 0 に保持されてもよい。

【 0 0 3 6 】

ジョブスケジューラ 2 2 0 は、アプリケーション実行受付部 2 2 1 において、アプリケーション実行要求 3 1 0 を受け取る。アプリケーション実行受付部 2 2 1 は、アプリケーション実行要求 3 1 0 に含まれる反復回数付加情報 3 1 2 とループ構造深さ付加情報 3 1 3 を付加情報解析部 2 2 4 に渡す。また、アプリケーション実行受付部 2 2 1 は、アプリケーション実行要求 3 1 0 を、計算リソース割当部 2 2 5 に渡す。

10

【 0 0 3 7 】

付加情報解析部 2 2 4 は、まず、受け取った反復回数付加情報 3 1 2 と、反復回数閾値設定部 2 2 2 に設定された値とを比較する。付加情報解析部 2 2 4 は、反復回数閾値設定部 2 2 2 に設定された値より、受け取った反復回数付加情報 3 1 2 が大きい場合は、アプリケーションプログラム 2 0 0 は、「特定記述の実行が多い」という特性に当てはまると判断する。

【 0 0 3 8 】

ここで、反復回数付加情報 3 1 2 に、アプリケーションプログラム 2 0 0 においてループの繰り返し回数が静的に与えられていないことを識別する固有の値が設定されていた場合は、付加情報解析部 2 2 4 は、上記比較は行わず、ループ構造深さに関する比較を行う。すなわち、付加情報解析部 2 2 4 は、受け取ったループ構造深さ付加情報 3 1 3 と、ループ構造深さ閾値設定部 2 2 3 に設定された値とを比較する。

20

【 0 0 3 9 】

ループ構造深さ閾値設定部 2 2 3 に設定された値よりループ構造深さ付加情報 3 1 3 が大きい場合、付加情報解析部 2 2 4 は、アプリケーションプログラム 2 0 0 は、「特定記述の実行が多い」という特性に当てはまると判断する。付加情報解析部 2 2 4 は、判断結果を、計算リソース割当部 2 2 5 に渡す。

【 0 0 4 0 】

計算リソース割当部 2 2 5 は、アプリケーション実行受付部 2 2 1 から渡されたアプリケーション実行要求 3 1 0 と、付加情報解析部 2 2 4 から渡された判断結果に基づいて、アプリケーションを実行するシステムを判断する。計算リソース割当部 2 2 5 は、特定記述の実行が多いという特性を持つアプリケーション実行に対して、特定記述の実行に適したシステム 2 3 0 を割り当てる。一方、計算リソース割当部 2 2 5 は、特定記述の実行が多いという特性を持たないアプリケーションの実行に対しては、特定記述の実行に適さないシステム 2 4 0 を割り当てる。

30

【 0 0 4 1 】

以上のように、情報処理システム 1 0 0 は、アプリケーションの実行に適したシステムを判断すると共に、当該システムにアプリケーションの実行を振り分ける。

【 0 0 4 2 】

次に、具体的な例を用いて、上記構成の詳細について説明する。

40

【 0 0 4 3 】

ここで、MPI (Message Passing Interface) を利用したプログラムに着目する。HPC の分野では、計算量の増加に伴い、複数の計算機に処理を分散する分散並列計算を行うことがよく使われる手法として存在する。分散並列計算を行うにはいくつかの手法が存在し、その中でも MPI と呼ばれるメッセージパッシング API の標準規格によって分散並列計算を行うことが今日では一般的となっている。すなわち、本実施形態において MPI を利用したアプリケーションプログラムを対象にすることは、HPC 分野のアプリケーションにおいて大きな割合を占めることになる。

【 0 0 4 4 】

50

そこで、以下に、MPIを利用したアプリケーションプログラムを本実施形態において実行する場合の情報処理システム100の動作について説明する。

【0045】

MPIは、分散並列計算をメッセージパッシングによって実現するAPIであり、MPIが備える通信APIの種類は、大きく分けて「1対1通信系API」と、「集団通信系API」に分類される。例えば、「集団通信系API」の一関数である“MPI_Alltoall()”は、図3に示すように、同時に全てのプロセス(0~3)間においてデータ交換が行われる場合に使われる。一方、「1対1通信系API」の一関数である“MPI_Sendrecv()”は、図4に示すように、プロセス(0~3)間でリング状にデータ交換をする場合によく使われる。ネットワークのバイセクショナルバンド幅(バイセクショナルバンド幅:2分割帯域幅)としては、集団通信系APIの実行には、1対1通信系APIの実行に比べて、高いバイセクショナルバンド幅が要求される。バイセクショナルバンド幅とは、ネットワークを2つに分割し、その間にある全リンクのバンド幅を合計したものである。ここでは、例えば、バイセクショナルバンド幅が、所定の閾値より高いネットワークポロジにより構成されるシステムを、「バイセクショナルバンド幅が高いシステム」と称する。また、バイセクショナルバンド幅が、所定の閾値より低いネットワークポロジにより構成されるシステムを、「バイセクショナルバンド幅が低いシステム」と称する。

10

【0046】

例えば、アプリケーションを実行するシステムを1000台のノードを用いて構成することを考える。図5に示すように、バイセクショナルバンド幅が所定の閾値より高いネットワークポロジによって1000ノード全てを構成した場合、どの計算ノードにてアプリケーションを実行したとしても、MPIが備える集団通信系APIは、性能低下することなく実行される。

20

【0047】

しかしながら、一般に、バイセクショナルバンド幅が高いシステムは、バイセクショナルバンド幅が低いシステムに比べて、構築費用が高いという特徴がある。

【0048】

一方、図6に示すように、バイセクショナルバンド幅が低いネットワークポロジによって1000ノード全てを構成すると、システムの構築費用を安くすることが可能となる反面、MPIが備える集団通信系APIの実行性能が低下するという問題が生じる。

30

【0049】

そこで、本実施形態では、図7に示すように、情報処理システム100が、MPIを利用したアプリケーションプログラムを実行するシステムを振り分ける動作について説明する。すなわち、ジョブスケジューラは、MPIを利用したアプリケーションプログラムの特性を判断し、その判断結果に基づいて、バイセクショナルバンド幅が高いシステムと、バイセクショナルバンド幅が低いシステムに、プログラムの実行を振り分ける。

【0050】

図8は、MPIが備える集団通信系APIである関数“MPI_Alltoall()”を、ループ構造の深さが「3」の位置(a)で呼び出すアプリケーションプログラム(ソースプログラム)の記述(プログラムコード)の一部の例を示す図である。図8に示すアプリケーションプログラムが、図2に示すコンパイラ210に供給されると、コンパイラ210のコンパイラ通常機能部211は、コンパイルを実施することによりアプリケーション実行バイナリ311を生成する。

40

【0051】

コンパイラ通常機能部211はまた、アプリケーションプログラムを特定記述解析部212に送る。特定記述解析部212は、アプリケーションプログラムにおいて集団通信系APIの有無を解析する。図8に示すように、当該アプリケーションプログラムでは、“MPI_Alltoall()”を呼び出しているため、特定記述解析部212はそれを検出する。

50

【 0 0 5 2 】

続いて特定記述解析部 2 1 2 は、" M P I _ _ A l l t o a l l () " が呼び出されている箇所におけるループ構造を解析する。図 8 に示す (a) の位置では、ループ構造の深さは「 3 」と識別できる。一方、ループの繰り返し回数は、「 N 1 」、「 N 2 」、「 N 3 」と示され、静的に与えられていない。よって、特定記述解析部 2 1 2 は、ループの繰り返し回数が静的に与えられていないことを示す「 - 1 」を解析結果とする。特定記述解析部 2 1 2 は、解析結果を付加情報生成部 2 1 3 に送る。ここでは、反復回数付加情報 3 1 2 として「 - 1 」、ループ構造深さ付加情報 3 1 3 として「 3 」が、生成される。

【 0 0 5 3 】

上述のように、コンパイラ 2 1 0 によって生成されたアプリケーション実行バイナリ 3 1 1、反復回数付加情報 3 1 2、ループ構造深さ付加情報 3 1 3 は、アプリケーション実行要求 3 1 0 としてジョブスケジューラ 2 2 0 に渡される。なお、ここでは、ジョブスケジューラ 2 2 0 の反復回数閾値設定部 2 2 2 に「 1 0 0 0 」、ループ構造深さ閾値設定部 2 2 3 に「 2 」が、あらかじめシステム管理者によって設定されている。

【 0 0 5 4 】

ジョブスケジューラ 2 2 0 は、アプリケーション実行要求 3 1 0 をアプリケーション実行受付部 2 2 1 において受け取る。アプリケーション実行受付部 2 2 1 は、アプリケーション実行要求 3 1 0 を計算リソース割当部 2 2 5 に送る。また、アプリケーション実行受付部 2 2 1 は、アプリケーション実行要求 3 1 0 に含まれる反復回数付加情報 3 1 2 と、ループ構造深さ付加情報 3 1 3 を、付加情報解析部 2 2 4 に送る。

【 0 0 5 5 】

付加情報解析部 2 2 4 は、受け取った反復回数付加情報 3 1 2 と、ループ構造深さ付加情報 3 1 3 を、それぞれ、反復回数閾値設定部 2 2 2 に設定された値と、ループ構造深さ閾値設定部 2 2 3 に設定された値と比較する。そして、付加情報解析部 2 2 4 は、その比較の結果に基づいて、アプリケーションプログラムの特性を判断する。

【 0 0 5 6 】

ここでは、反復回数付加情報 3 1 2 にループの繰り返し回数が静的に与えられていないことを示す「 - 1 」が設定されるので、付加情報解析部 2 2 4 は、ループの反復回数に関する比較結果は採用せず、ループ構造深さに関する比較の結果を採用する。すなわち、ループ構造深さ閾値設定部 2 2 3 に設定された値「 2 」と、ループ構造深さ付加情報 3 1 3 の値「 3 」とを比較すると、ループ構造付加情報 3 1 3 の値の方が大きい。よって、付加情報解析部 2 2 4 は、「 M P I が備える集団通信系 A P I の実行が多い」と判断する。

【 0 0 5 7 】

付加情報解析部 2 2 4 は、上記判断の結果を計算リソース割当部 2 2 5 に送る。計算リソース割当部 2 2 5 は、「 M P I が備える集団通信系 A P I の実行が多い」との判断に基づいて、図 7 に示したバイセクショナルバンド幅が高いシステム (図 2 に示すシステム 2 3 0) を、当該アプリケーションプログラムの実行に割り当てる。システム 2 3 0 は、当該アプリケーションプログラムの実行を行う。以上の動作により、本実施形態に係る情報処理システム 1 0 0 は、 M P I を利用したアプリケーションプログラムを実行するシステムを振り分ける。

【 0 0 5 8 】

次に、上記とは異なるアプリケーションプログラムを実行する例について説明する。

【 0 0 5 9 】

図 9 は、 M P I を利用したアプリケーションプログラムの他の記述の例を示す図である。図 9 に示すアプリケーションプログラムでは、 M P I の集団通信系 A P I が記述されている箇所 (b) において、ループの繰り返し回数が静的に与えられている。すなわち、ループの繰り返し回数は「 1 0 0 0 」と与えられている。さらに、当該箇所におけるループは 2 重に記述されているので、繰り返し回数の合計は「 1 0 0 0 0 0 0 」である。

【 0 0 6 0 】

図 9 に示すアプリケーションプログラムを受け取ると、情報処理システム 1 0 0 は、上

10

20

30

40

50

記と同様に動作する。すなわち、コンパイラ 210 は、付加情報生成部 213 において、反復回数付加情報 312 として「1000000」を、ループ構造深さ付加情報 313 として「2」を生成する。上述したように、ジョブスケジューラ 220 の反復回数閾値設定部 222 には「1000」が設定されるので、付加情報解析部 224 は、「MPI が備える集団通信系 API の実行が多い」と判断する。

【0061】

さらに、上記とは異なるアプリケーションプログラムを実行する例について説明する。

【0062】

HPC の分野では、科学技術計算を行うことを目的として作られた言語である FORTRAN (登録商標) によってアプリケーションプログラムが記述されることが多い。したがって、ここでは、FORTRAN によって記述されたアプリケーションプログラムに着目し、このようなアプリケーションプログラムを本実施形態に係る情報処理システム 100 により実行する場合の動作を説明する。

【0063】

図 10 は、FORTRAN によって記述されたアプリケーションプログラムの記述の例を示す図である。FORTRAN によるファイル I/O は、OPEN 文の呼出しにより対象とするファイルとプログラムで使用する識別子とを紐づけると共に、その後にその識別子を指定して WRITE 文または READ 文を呼び出すことによって実施される。

【0064】

このとき、本実施形態では、ファイル I/O の規則性に応じて OPEN 文の呼出し時に ACCESS 指定子に指定する値を変更する。すなわち、ファイル I/O の規則性がシーケンシャルファイルアクセスである場合、ACCESS 指定子に「SEQUENTIAL」を指定する。一方、ファイル I/O の規則性がランダムアクセスの場合、ACCESS 指定子に「DIRECT」を指定する。なお、ACCESS 指定子の記述を省略した場合、「SEQUENTIAL」を指定した場合と同等になるようにしてもよい。

【0065】

ここで、ファイルの入出力先となるストレージディスク (記憶装置) は、今日では SATA (Serial ATA) ディスクと SAS (Serial Attached SCSI) ディスクが多く使われている。SATA ディスクと SAS ディスクを比較した場合、一般的にシーケンシャルアクセス性能に大きな差は出ないものの、ランダムアクセス性能は SAS ディスクの方が優れている。また、SATA ディスクの方が SAS ディスクに比べて安価に入手できるという特徴がある。

【0066】

例えば、アプリケーションを実行するシステムを 1000 台のノードを用いて構成することを考える。図 11 に示すように、SAS ディスクによって 1000 ノード全てを構成した場合、どの計算ノードによりアプリケーションを実行したとしても、FORTRAN により記述されたアプリケーションプログラムのファイル I/O は、性能低下することなく実行される。しかしながら、この場合、システムの構築費用が高額になるという問題がある。

【0067】

一方、図 12 に示すように SATA ディスクによって 1000 ノード全てを構成した場合、システムの構築費用が安価になるが、その反面、ランダムアクセスのファイル I/O の実行性能が低下するという問題がある。

【0068】

そこで、以下では、図 13 に示すように、FORTRAN によって記述されたアプリケーションプログラム中の OPEN 文の記述に基づいてファイル I/O の特性を判断し、判断の結果に基づいていずれかのシステムにプログラムの実行を振り分ける動作について説明する。

【0069】

図 10 は、FORTRAN によって記述されたアプリケーションプログラムにおいて、「

10

20

30

40

50

ACCESS = DIRECT」である指定子によってOPEN文が実行されたファイルに対して、ループ構造の深さが「3」の位置でWRITE文を実行する部分を示す。

【0070】

このアプリケーションプログラムが図2に示すコンパイラ210に入力されると、コンパイラ通常機能部211は、アプリケーション実行バイナリ311を生成する。次に、コンパイラ通常機能部211は、アプリケーションプログラムを特定記述解析部212に送る。特定記述解析部212は、「ACCESS = DIRECT」である指定子を含むOPEN文の有無を調べる。

【0071】

図10に示すアプリケーションプログラムでは、「ACCESS = DIRECT」である指定子を含むOPEN文を呼び出しているため、特定記述解析部212は、それが記述されている部分を検出する。次に、特定記述解析部212は、「ACCESS = DIRECT」によりOPEN文を実行したファイルに、WRITE文またはREAD文を実行する箇所のループ構造を解析する。

10

【0072】

図10に示すプログラムでは、WRITE文を実行する箇所のループ構造の深さは「3」である。一方、ループの繰り返し回数は「N1」、「N2」、「N3」と記述され静的に与えられていない。したがって、特定記述解析部212は、ループ構造の深さを「3」、ループの繰り返し回数を静的に与えられていないことを示す「-1」として、解析結果を出力する。特定記述解析部212は、解析結果を付加情報生成部213に送る。ここでは、反復回数付加情報312として「-1」、ループ構造深さ付加情報313として「3」が、それぞれ生成される。

20

【0073】

コンパイラ210は、生成したアプリケーション実行バイナリ311、反復回数付加情報312、ループ構造深さ付加情報313を含むアプリケーション実行要求310を、ジョブスケジューラ220に渡す。なお、ここでは、ジョブスケジューラ220の反復回数閾値設定部222に「1000」、ループ構造深さ閾値設定部223に「2」があらかじめシステム管理者によって設定されている。

【0074】

アプリケーション実行要求310を受け取ったアプリケーション実行受付部221は、アプリケーション実行要求310を計算リソース割当部225に渡す。また、アプリケーション実行受付部221は、アプリケーション実行要求310に含まれる反復回数付加情報312と、ループ構造深さ付加情報313を、付加情報解析部224に送る。付加情報解析部224は、まず反復回数閾値設定部222に設定された値と、反復回数付加情報312の値とを比較する。ここでは、反復回数付加情報312の値は、ループの繰り返し回数が静的に与えられていないことを示す「-1」であるので、付加情報解析部224は、反復回数に関する比較結果は採用しない。続いて、付加情報解析部224は、ループ構造深さ閾値設定部223に設定された値「2」と、ループ構造深さ付加情報313の値「3」とを比較する。その結果、ループ構造付加情報313の値の方が大きい。したがって、付加情報解析部224は、「ランダムアクセスによりOPEN文を実行したファイルへのI/Oは多い」と判断する。

30

40

【0075】

付加情報解析部224は、上記判断結果を計算リソース割当部225に渡す。計算リソース割当部225は上記判断結果に基づいて、当該アプリケーションプログラムに、図13に示す、SASディスクを備えたシステムを割り当てる。SASディスクを備えたシステムは、割り当てられたアプリケーションプログラムを実行する。

【0076】

以上のように、本第1の実施形態によれば、コンパイラ210は、特定記述解析部212により、アプリケーションプログラムの実行特性に影響を及ぼす特定記述の有無を調べ、特定記述がある場合、その特定記述が記述されている箇所のループ構造の深さとループ

50

の繰り返し回数を調べる。ジョブスケジューラ 220 における付加情報解析部 224 は、上記ループ構造の深さと、ループの繰り返し回数の少なくともいずれかが閾値より大きい場合、当該アプリケーションプログラムは、「特定記述の実行が多い」という特性に当てはまると判断する。計算リソース割当部 225 は、特定記述の実行が多いと判断されたアプリケーションプログラムに、実行に適したシステムを割り当てる。

【0077】

上記構成を採用することにより、本第 1 の実施形態によれば、MPI が備える集団通信系 API の実行が多いアプリケーションプログラムの実行に、バイセクショナルバンド幅が高いシステムを割り当てることができる。また、FORTRAN により記述され、ランダムアクセスにより OPEN 文を実行したファイルへの I/O が多いアプリケーションプログラムの実行に、SAS ディスクを備えたシステムを割り当てることができる。

10

【0078】

つまり、アプリケーションを構成するプログラムの特性をコンパイラによって解析した結果に基づいて、アプリケーションの実行に適した計算リソースを割り当てることができるので、システムの構築コストを抑えながら、エンドユーザに手間をかけずにアプリケーションの実行性能を最大化できるという効果が得られる。

【0079】

第 2 の実施形態

図 14 は、本発明の第 2 の実施形態に係る情報処理システム 400 の構成を示すブロック図である。図 14 に示すように、情報処理システム 400 は、ジョブスケジューラ 420、システム 450、システム 460 を備える。ジョブスケジューラ 420 は、アプリケーション実行要求 410 を受け取る。

20

【0080】

本実施形態に係る情報処理システム 400 では、一般的なコンパイラによってアプリケーションプログラムをコンパイルし、エンドユーザによって、アプリケーションの実行がジョブスケジューラ 420 に要求される。

【0081】

図 14 に示すように、ジョブスケジューラ 420 は、アプリケーション実行受付部 421、ループ構造深さ閾値設定部 422、特定記述解析部 423、付加情報生成部 424、ループ構造深さ付加情報 425、付加情報解析部 426、計算リソース割当部 427 を備える。

30

【0082】

ジョブスケジューラ 420 は、エンドユーザからのアプリケーション実行要求 410 をアプリケーション実行受付部 421 において受け付ける。アプリケーション実行要求 410 は、一般的なコンパイラによってコンパイルされたアプリケーション実行バイナリ 411 を指定する。

【0083】

アプリケーション実行受付部 421 は、アプリケーション実行要求 410 において指定されたアプリケーション実行バイナリ 411 を、外部の逆アセンブラ 430 に渡す。逆アセンブラ 430 は、情報処理システム 400 と通信可能な情報処理装置で実行可能であり、アプリケーション実行バイナリ 411 に対して逆アセンブルを実行する。

40

【0084】

逆アセンブリ 430 による実行の結果、アプリケーションの命令リスト 440 が生成される。命令リスト 440 は、ジョブスケジューラ 420 の特定記述解析部 423 に送られる。特定記述解析部 423 は、命令リスト 440 に基づいてアプリケーションの実行特性に影響を及ぼす特定記述の箇所を調べると共に、当該箇所が見つかった場合は、当該箇所におけるループ構造の深さを調べる。

【0085】

特定記述解析部 423 は、上記調べた結果を付加情報生成部 424 に送る。付加情報生成部 424 は、ループ構造の深さに関する結果を、ループ構造深さ付加情報 425 として

50

生成すると共に、生成したループ構造深さ付加情報 4 2 5 を付加情報解析部 4 2 6 に送る。

【 0 0 8 6 】

付加情報解析部 4 2 6 は、ループ構造深さ付加情報 4 2 5 とループ構造深さ閾値設定部 4 2 2 に設定された値とを比較する。ループ構造深さ閾値設定部 4 2 2 に設定された値より、ループ構造深さ付加情報 4 2 5 の値が大きい場合、付加情報解析部 4 2 6 は、当該アプリケーションプログラムは、「特定記述の実行が多い」という特性に当てはまると判断する。その判断の結果を特性情報と称する。

【 0 0 8 7 】

付加情報解析部 4 2 6 は、上記特性情報を計算リソース割当部 4 2 7 に渡す。なお、ループ構造深さ閾値設定部 4 2 2 には、システム管理者によってあらかじめ閾値が設定される。

10

【 0 0 8 8 】

計算リソース割当部 4 2 7 は、アプリケーション実行受付部 4 2 1 から渡されたアプリケーション実行要求 4 1 0 と、付加情報解析部 4 2 6 から渡された特性情報とに基づいて、アプリケーションを実行するシステムを判断する。この場合、計算リソース割当部 4 2 7 は、当該アプリケーションプログラムに、特定記述の実行に適したシステム 4 5 0 を割り当てる。システム 4 5 0 は、割り当てられたアプリケーションプログラムを実行する。

【 0 0 8 9 】

次に、具体的な例を用いて情報処理システム 4 0 0 の動作について説明する。ここでは、MPI を利用したアプリケーションの実行バイナリから、アプリケーションの集団通信系 API の呼出し状況を判断すると共に、バイセクショナルバンド幅が高いシステムと、バイセクショナルバンド幅が低いシステムに、アプリケーションの実行を振り分ける動作について説明する。

20

【 0 0 9 0 】

図 1 5 は、MPI の集団通信系 API である " MPI _ A l l t o a l l () " を、3 重のループ構造の中 (c) で呼び出すアプリケーションプログラムの記述の一部を示す。

【 0 0 9 1 】

図 1 5 を含むソースプログラムをコンパイルした結果として生成されたアプリケーション実行バイナリを、図 1 4 に示すアプリケーション実行バイナリ 4 1 1 とする。このアプリケーション実行バイナリ 4 1 1 を含むアプリケーション実行要求 4 1 0 が、ジョブスケジューラ 4 2 0 に送られると、ジョブスケジューラ 4 2 0 はそのアプリケーション実行要求 4 1 0 をアプリケーション実行受付部 4 2 1 で受け付ける。

30

【 0 0 9 2 】

アプリケーション実行受付部 4 2 1 は、アプリケーション実行要求 4 1 0 において指定されたアプリケーション実行バイナリ 4 1 1 を、逆アセンブラ 4 3 0 に渡す。逆アセンブラ 4 3 0 は、アプリケーション実行バイナリ 4 1 1 に対して逆アセンブルを実行する。

【 0 0 9 3 】

逆アセンブルした結果、アプリケーションの命令リスト 4 4 0 が生成される。図 1 6 は、アプリケーション実行バイナリを逆アセンブルした結果から、図 1 5 に示す部分に相当する部分を抜き出した命令リストを示す図である。

40

【 0 0 9 4 】

命令「 c a l l q 4 0 0 8 5 0 < M P I _ A l l t o a l l @ p l t > 」 4 3 1 は、「 M P I _ A l l t o a l l () 」の呼出しを示す。また、ループ 4 3 2 - 4 3 4 で示される各範囲は、図 1 5 に示す for 文の各範囲に相当する。命令リスト 4 4 0 は、特定記述解析部 4 2 3 に渡される。

【 0 0 9 5 】

特定記述解析部 4 2 3 は、受け取った命令リスト 4 4 0 に基づいて、MPI の集団通信系 API の呼出しの有無を調べる。ここでは、「 M P I _ A l l t o a l l () 」の呼出しが見つかる。また、特定記述解析部 4 2 3 は、MPI の集団通信系 API が呼び出され

50

る箇所におけるループ構造の深さを調べる。ここでは、特定記述解析部 4 2 3 は、ループ構造の深さを「3」と検出する。

【0096】

特定記述解析部 4 2 3 は、上記調べた結果を付加情報生成部 4 2 4 に送る。付加情報生成部 4 2 4 は、ループ構造深さ付加情報 4 2 5 として「3」を生成すると共に、それを付加情報解析部 4 2 6 に送る。

【0097】

ここで、ループ構造深さ閾値設定部 4 2 2 には、あらかじめシステム管理者によって「2」が設定さる。付加情報解析部 4 2 6 は、ループ構造深さ閾値設定部 4 2 2 に設定された「2」と、ループ構造深さ付加情報 4 2 5 である「3」とを比較する。ループ構造深さ付加情報 4 2 5 の方が大きいので、付加情報解析部 4 2 6 は、「集団通信系 API の呼出しが多い」という特性に当てはまると判断する。

10

【0098】

付加情報解析部 4 2 6 は、上記調べた特性情報を、計算リソース割当部 4 2 7 に渡す。計算リソース割当部 4 2 7 は、当該アプリケーションプログラムに、特定記述の実行に適したシステム 4 5 0 を割り当てる。システム 4 5 0 は、割り当てられたアプリケーションプログラムを実行する。

【0099】

以上のように、本実施形態によれば、情報処理システム 4 0 0 におけるジョブスケジューラ 4 2 0 は、アプリケーション実行バイナリ 4 1 1 を逆アセンブラ 4 3 0 に渡すと共に、逆アセンブルの実行結果として命令リスト 4 4 0 を受け取る。ジョブスケジューラ 4 2 0 は、特定記述解析部 4 2 3 において、命令リスト 4 4 0 に特定記述があるか否かを調べ、ある場合はその箇所におけるループ構造深さを調べる。ループ構造深さが閾値よりも大きい場合、付加情報解析部 4 2 6 は、命令リスト 4 4 0 に対応するアプリケーションプログラムは、特定記述の実行が多いと判断する。計算リソース割当部 4 2 7 は、そのアプリケーションプログラムに、その実行に適したシステムを割り当てる。

20

【0100】

上記構成を採用することにより、本第 2 の実施形態によれば、ソースプログラムが与えられずコンパイラによるプログラムの特性解析が不可能な場合でも、上記第 1 の実施形態と同様の効果が得られる。すなわち、アプリケーションの実行バイナリを解析することにより、アプリケーションの実行に適した計算リソースを割り当てることができるので、システムの構築コストを抑えながら、エンドユーザに手間をかけずにアプリケーションの実行性能を最大化できるという効果が得られる。

30

【0101】

第 3 の実施形態

図 1 7 は、本発明の第 3 の実施形態に係る情報処理装置 5 0 の構成の概要を示す図である。図 1 7 に示すように、情報処理装置 5 0 は、特定記述解析部 5 1 と計算リソース割当部 5 2 とを備える。

【0102】

特定記述解析部 5 1 は、アプリケーションの実行特性に影響を及ぼす特定記述が当該アプリケーションに含まれる場合、前記特定記述によって呼び出される命令または関数の実行頻度に関する付加情報を生成する。計算リソース割当部 5 2 は、前記付加情報に基づいて、前記命令または関数の実行に適した計算リソースを判断すると共に、当該計算リソースを前記アプリケーションの実行に割り当てる。

40

【0103】

上記構成を採用することにより、本第 3 の実施形態によれば、構築費用を低減できると共に、エンドユーザの手間をかけることなくアプリケーションの実行性能を向上することができるという効果が得られる。

【0104】

なお、図 2、図 1 4 に示したコンパイラおよびジョブスケジューラの各部は、図 1 8 に

50

例示するハードウェア資源において実現される。すなわち、図18に示す構成は、CPU10、RAM(Random Access Memory)11、ROM(Read Only Memory)12、外部接続インタフェース13および記憶媒体14を備える。CPU10は、ROM12または記憶媒体14に記憶された各種ソフトウェア・プログラム(コンピュータ・プログラム)を、RAM11に読み出して実行することにより、コンパイラおよびジョブスケジューラの全体的な動作を司る。すなわち、上記各実施形態において、CPU10は、ROM12または記憶媒体14を適宜参照しながら、コンパイラおよびジョブスケジューラが備える各機能(各部)を実行するソフトウェア・プログラムを実行する。

【0105】

また、上述した各実施形態では、図2、図14に示したコンパイラおよびジョブスケジューラにおける各ブロックに示す機能を、図18に示すCPU10が実行する一例として、ソフトウェア・プログラムによって実現する場合について説明した。しかしながら、図2、図14に示した各ブロックに示す機能は、一部または全部を、ハードウェアとして実現してもよい。

【0106】

また、各実施形態を例に説明した本発明は、コンパイラおよびジョブスケジューラに対して、上記説明した機能を実現可能なコンピュータ・プログラムを供給した後、そのコンピュータ・プログラムを、CPU10がRAM11に読み出して実行することによって達成される。

【0107】

また、係る供給されたコンピュータ・プログラムは、読み書き可能なメモリ(一時記憶媒体)またはハードディスク装置等のコンピュータ読み取り可能な記憶デバイスに格納すればよい。そして、このような場合において、本発明は、係るコンピュータ・プログラムを表すコード或いは係るコンピュータ・プログラムを格納した記憶媒体によって構成されると捉えることができる。

【産業上の利用可能性】

【0108】

本発明は、例えば、ハイパフォーマンスコンピューティングの分野に適用できる。

【符号の説明】

【0109】

- 10 CPU
- 11 RAM
- 12 ROM
- 13 外部接続インタフェース
- 14 記憶媒体
- 100、400 情報処理システム
- 110、220、420 ジョブスケジューラ
- 210 コンパイラ
- 221、421 アプリケーション実行受付部
- 222 反復回数閾値設定部
- 223、422 ループ構造深さ閾値設定部
- 224、426 付加情報解析部
- 225、427 計算リソース割当部
- 230、240、450、460 システム
- 310、410 アプリケーション実行要求
- 311、411 アプリケーション実行バイナリ
- 312 反復回数付加情報
- 313、425 ループ構造深さ付加情報

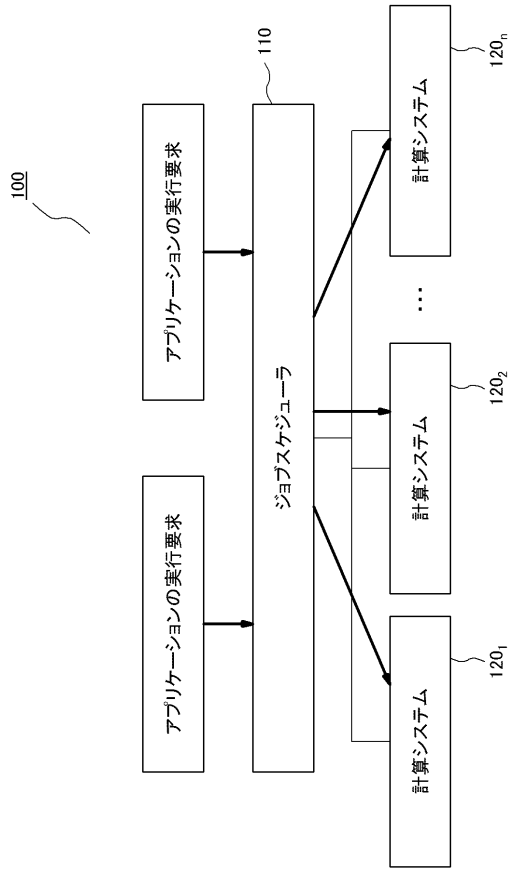
10

20

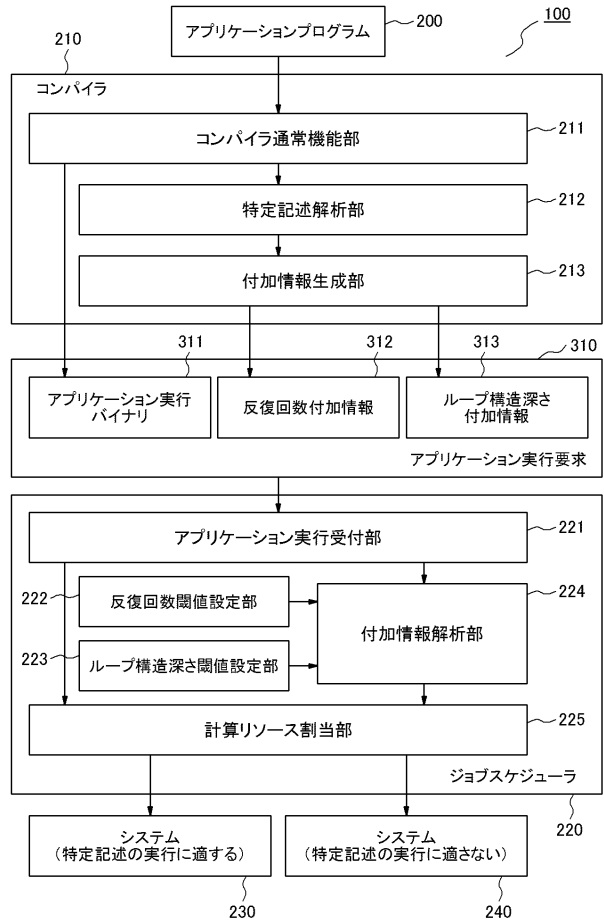
30

40

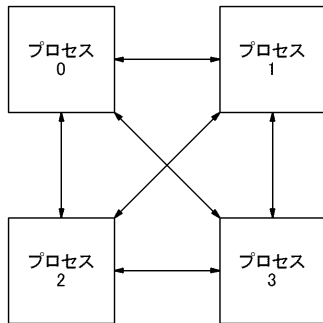
【図1】



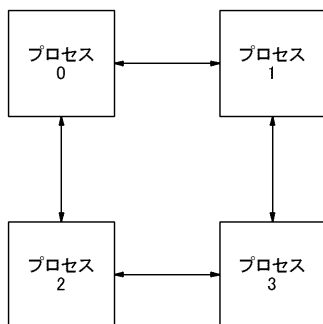
【図2】



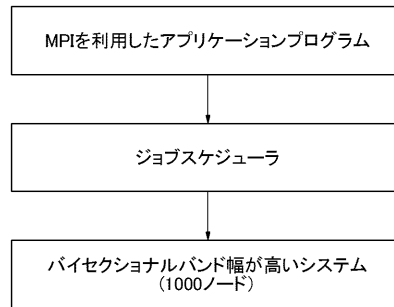
【図3】



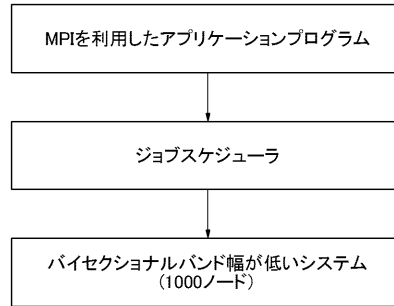
【図4】



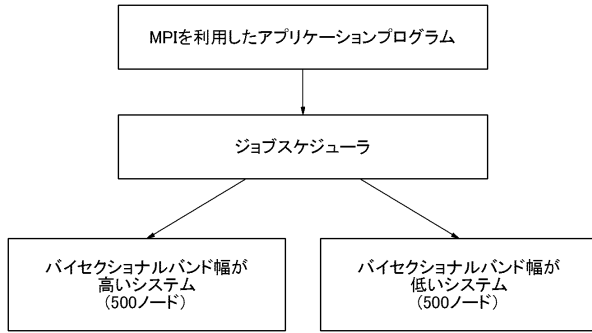
【図5】



【図6】



【図7】



【図8】

```

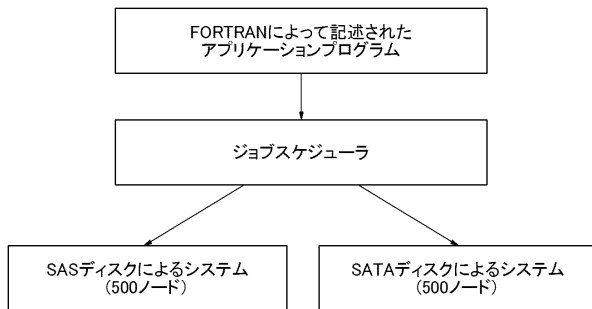
for (int i = 0; i < N1; ++i) {
  for (int j = 0; j < N2; ++j) {
    for (int k = 0; k < N3; k++) {
      MPI_Alltoall(); .....(a)
    }
  }
}
  
```

【図9】

```

for (int i = 0; i < 1000; ++i) {
  for (int j = 0; j < 1000; ++j) {
    MPI_Alltoall(); .....(b)
  }
}
  
```

【図13】

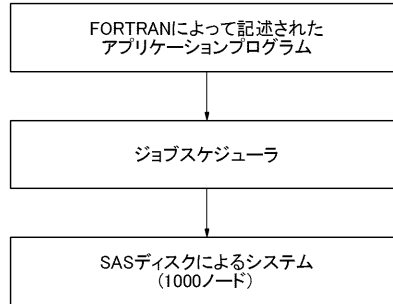


【図10】

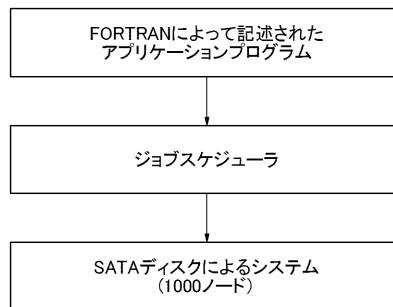
```

open (17,file= 'tmpfile', access=' direct ', recl=8)
do i = 1, N1
  do j = 1, N2
    do k = 1, N3
      write (17, rec=POSITION) NUM
    end do
  end do
end do
  
```

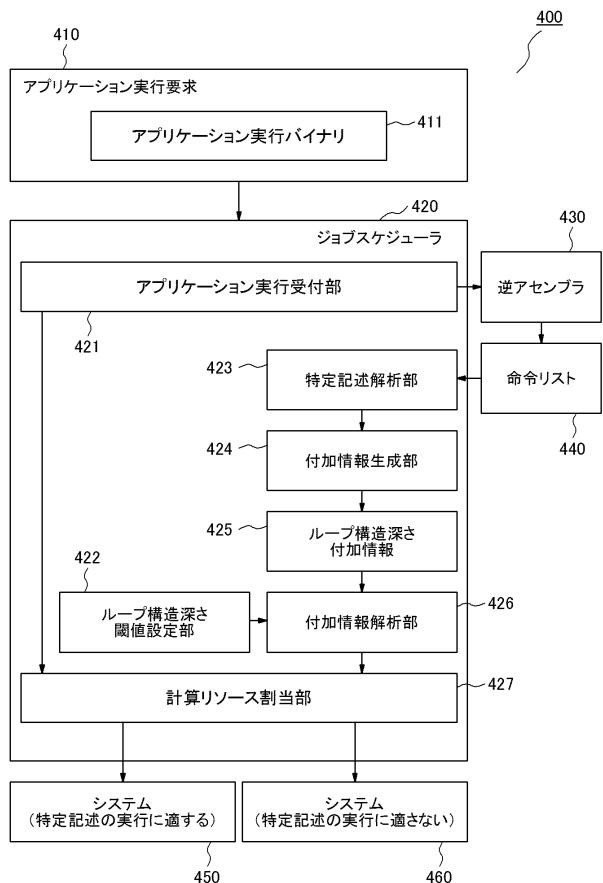
【図11】



【図12】



【図14】



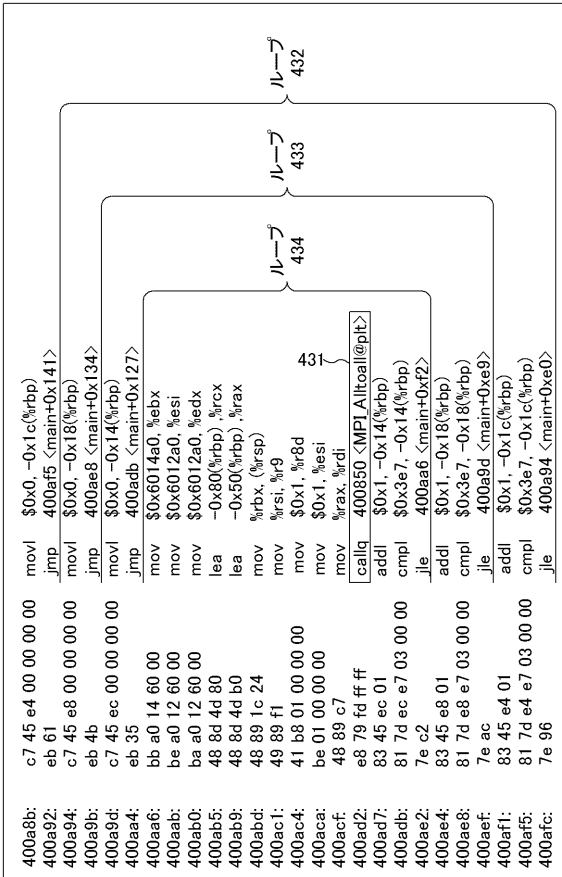
【 図 1 5 】

```

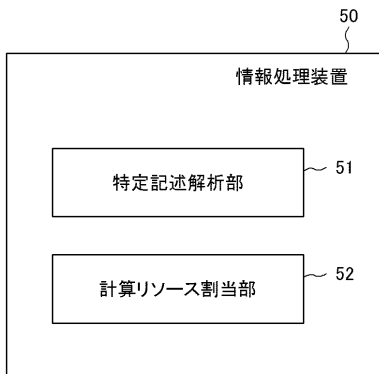
for ( i = 0 ; i < 1000 ; i++ ) {
  for ( j = 0 ; j < 1000 ; j++ ) {
    for ( k = 0 ; k < 1000 ; k++ ) {
      MPI_Alltoall( sendbuf , 1 , MPI_INT , recvbuf , 1 ,
        MPI_INT , MPI_COMM_WORLD ) ; .....(c)
    }
  }
}

```

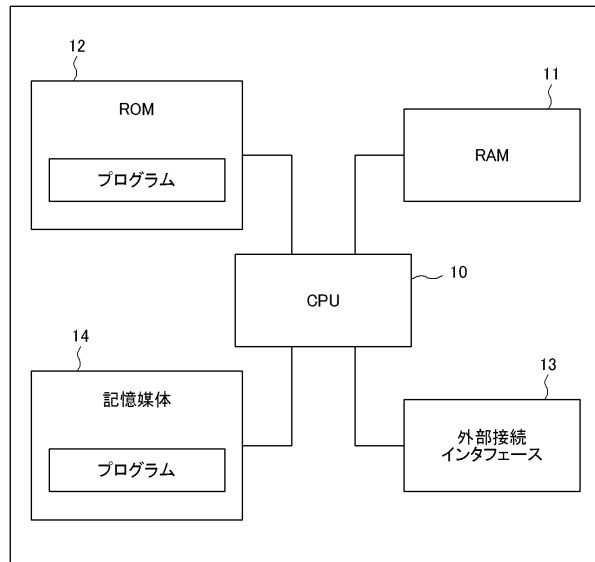
【 図 1 6 】



【 図 1 7 】



【 図 1 8 】



フロントページの続き

- (56)参考文献 特表2009-528649(JP,A)
特開2009-140451(JP,A)
特表2011-530768(JP,A)
特開2001-184218(JP,A)
特開2011-107983(JP,A)

(58)調査した分野(Int.Cl., DB名)

G06F 9/46 - 9/54