【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第３区分
【発行日】平成17年6月30日(2005.6.30)

【公開番号】特開2005-84907(P2005-84907A)
【公開日】平成17年3月31日(2005.3.31)
【年通号数】公開・登録公報2005-013
【出願番号】特願2003-315731(P2003-315731)
【国際特許分類第７版】
　Ｇ０６Ｆ　13/12
　Ｇ０６Ｆ　 3/06
　Ｇ０６Ｆ　13/16
【ＦＩ】
　Ｇ０６Ｆ　13/12　　３３０Ａ
　Ｇ０６Ｆ　 3/06　　３０２Ａ
　Ｇ０６Ｆ　13/16　　５２０Ｃ

【手続補正書】
【提出日】平成16年12月15日(2004.12.15)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
　入出力ポートを介して接続された外部デバイスとの間で入出力を行うデータを一時的に蓄積して出力するために用いられるメモリと、
　上記外部デバイスから上記メモリに対して上記データのデータ転送要求を受け付けた場合に当該データ転送要求のあった外部デバイスの入出力ポートに対してのみメモリ帯域を動的に割り当てる制御手段と
　を具えることを特徴とするメモリ帯域制御装置。
【請求項２】
　上記制御手段は、上記メモリに対して同時に有効とする入出力ポート数を上記メモリ帯域を越えない範囲で設定する
　ことを特徴とする請求項１に記載のメモリ帯域制御装置。
【請求項３】
　上記制御手段は、上記外部デバイスから書込要求を受け付けた場合、当該外部デバイスからの上記データを書込専用バッファに一時的に格納し、上記外部デバイスから読出要求を受け付けた場合、外部から読み込んだ上記データを読出専用バッファに一時的に格納し、上記書込要求又は上記読出要求を受け付けた上記書込専用バッファ又は上記読出専用バッファに対して使用許可を動的に割り当てるセレクタ
　を具えることを特徴とする請求項１に記載のメモリ帯域制御装置。
【請求項４】
　上記セレクタは、上記書込専用バッファ又は上記読出専用バッファに格納された上記データを所定データ量単位で上記メモリへバースト転送する
　ことを特徴とする請求項１に記載のメモリ帯域制御装置。
【請求項５】
　入出力ポートを介して接続された外部デバイスとの間で入出力を行うデータを一時的に蓄積して出力するために用いられるメモリに対して行われた上記データのデータ転送要求

を受け付けるデータ転送要求受付ステップと、
上記データ転送要求のあった外部デバイスの入出力ポートに対してのみメモリ帯域を動的に割り当てる制御ステップと
を具えることを特徴とするメモリ帯域割当方法。
【請求項６】
編集装置に対して、
入出力ポートを介して接続された外部デバイスとの間で入出力を行うデータを一時的に蓄積して出力するために用いられるメモリに対して行われた上記データのデータ転送要求を受け付けるデータ転送要求受付ステップと、
上記データ転送要求のあった外部デバイスの入出力ポートに対してのみメモリ帯域を動的に割り当てる制御ステップと
を実行させるためのメモリ帯域割当プログラム。
【請求項７】
入出力ポートを介して接続された外部デバイスとの間で入出力を行うデータを一時的に蓄積して出力するために用いられるメモリに対して行われた上記データのデータ転送要求を受け付けるデータ転送要求受付ステップと、
上記データ転送要求のあった外部デバイスの入出力ポートに対してのみメモリ帯域を動的に割り当てる制御ステップと
を具えることを特徴とするメモリ帯域割当プログラムを編集装置に実行させるメモリ帯域割当プログラム格納媒体。
【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】００１６
【補正方法】変更
【補正の内容】
【００１６】
メモリ帯域制御装置１は、ＦＰＧＡ(Field Programmable Gate Array)構成でなり、Ｉ／Ｏ(In/Out)バッファ２に対し、第１ＳＤＩ(Serial Digital Interface)－ＩＮポート３、第２ＳＤＩ－ＩＮポート４、第１ＳＤＩ－ＯＵＴポート５、第２ＳＤＩ－ＯＵＴポート６、ＥＮＣ／ＤＥＣ(Encoder/Decoder)ポート７、ＣＰＵポート１２等の各種入出力ポートを介して接続された第１のデバイス５０、第２のデバイス５１、第３のデバイス５２、第４のデバイス５３、ＥＮＣ／ＤＥＣ５４、ＣＰＵ６２との間で素材データの授受を行うと共に、ＰＣＩ(Peripheral Component Interconnect)ポート１１を介して接続されたハードディスク（ＨＤＤ）６０にメモリ８０経由で当該素材データを読み書きするようになされている。
【手続補正３】
【補正対象書類名】明細書
【補正対象項目名】００２９
【補正方法】変更
【補正の内容】
【００２９】
メモリコントローラ７０は、セレクタ８３によって例えばＩ／ＯバッファＷ８１が選択されている間は第１ＳＤＴＩ－ＩＮポート３、第２ＳＤＴＩ－ＩＮポート４、ＥＮＣ／ＤＥＣポート７、ＶＰＲＯＣポート１０、ＰＣＩポート１１、ＣＰＵポート１２等のいずれかを介して供給される書込用の素材データを当該Ｉ／ＯバッファＷ８１からメモリ８０へデータ転送し、Ｉ／ＯバッファＲ８２が選択されている間はメモリ８０から読み出した読出用の素材データを当該Ｉ／ＯバッファＲ８２を介して第１ＳＤＩ－ＯＵＴポート５、第２ＳＤＩ－ＯＵＴポート６、ＥＮＣ／ＤＥＣポート７、ＶＰＲＯＣポート１０、ＰＣＩポート１１、ＣＰＵポート１２のいずれかへ出力するようになされている。