【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】平成29年3月30日(2017.3.30)

【公開番号】特開2015-173351(P2015-173351A)
【公開日】平成27年10月1日(2015.10.1)
【年通号数】公開・登録公報2015-061
【出願番号】特願2014-48072(P2014-48072)
【国際特許分類】
Ｈ０４Ｎ　5/369　(2011.01)
【ＦＩ】
Ｈ０４Ｎ　5/335　６９０

【手続補正書】
【提出日】平成29年2月24日(2017.2.24)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
第１電源ラインと第２電源ラインとの間の経路に直列に配された２以上のトランジスタを含み、信号を受けて該信号をデコードするデコーダと、
前記第１電源ラインと前記第２電源ラインとの間の経路に前記デコーダと直列に配されたスイッチ部と、
前記信号がハイレベルおよびローレベルの一方から他方に変わった後に、該信号が前記デコーダによりデコードされるように前記スイッチ部を導通状態にする制御部と、を備える
ことを特徴とする半導体装置。
【請求項２】
前記信号が前記ハイレベルおよび前記ローレベルの前記一方から前記他方に変わった後から、該信号が前記デコーダによりデコードされる前までにおいて、前記２以上のトランジスタが同時に導通状態になる期間がある
ことを特徴とする請求項１に記載の半導体装置。
【請求項３】
前記デコーダは、
前記第１電源ラインと前記第２電源ラインとの間の第１の経路に直列に配された第１トランジスタおよび第２トランジスタと、
前記第１電源ラインと前記第２電源ラインとの間の第２の経路に直列に配された第３トランジスタおよび第４トランジスタと、を有し、
前記デコーダには、第１信号と、該第１信号とは反対の信号レベルの第２信号と、が入力され、
前記第１トランジスタおよび前記第４トランジスタは前記第１信号を受けて動作し、
前記第２トランジスタおよび前記第３トランジスタは前記第２信号を受けて動作する
ことを特徴とする請求項１または請求項２に記載の半導体装置。
【請求項４】
前記第１信号および前記第２信号の一方を、前記第１信号および前記第２信号の他方に基づいて生成するインバータを備える
ことを特徴とする請求項３に記載の半導体装置。

【請求項５】
前記デコーダは第１部分と第２部分とを含み、前記スイッチ部は前記第１部分と前記第２部分との間に配されている
ことを特徴とする請求項１乃至４のいずれか１項に記載の半導体装置。
【請求項６】
前記デコーダは、その出力ノードの電位を初期化する初期化手段を有する
ことを特徴とする請求項１乃至５のいずれか１項に記載の半導体装置。
【請求項７】
前記初期化手段は、前記スイッチ部が非導通状態となっている間に前記出力ノードの電位を初期化する
ことを特徴とする請求項６に記載の半導体装置。
【請求項８】
前記制御部は、前記デコーダへの信号が前記ハイレベルおよび前記ローレベルの前記他方から前記一方に変わった後に前記スイッチ部を導通状態にする
ことを特徴とする請求項１乃至７のいずれか１項に記載の半導体装置。
【請求項９】
前記半導体装置は固体撮像装置を含み、
前記固体撮像装置は、複数の画素と、各画素を駆動するための駆動部と、各画素からの信号を読み出すための読出部と、を備えており、
前記駆動部および前記読出部の少なくとも一方は、前記デコーダを有している
ことを特徴とする請求項１乃至８のいずれか１項に記載の半導体装置。
【請求項１０】
前記複数の画素と前記デコーダとには共通の電源電圧が供給される
ことを特徴とする請求項９に記載の半導体装置。
【請求項１１】
請求項９または請求項１０に記載の半導体装置である固体撮像装置と、
前記固体撮像装置から出力される信号を処理する処理部と、を具備する
ことを特徴とするカメラ。
【請求項１２】
半導体装置の制御方法であって、
前記半導体装置は、
第１電源ラインと第２電源ラインとの間の経路に直列に配された２以上のトランジスタを含むデコーダと、
前記第１電源ラインと前記第２電源ラインとの間の経路に前記デコーダと直列に配されたスイッチ部と、を備え、
前記半導体装置の制御方法は、
前記デコーダが受ける信号をハイレベルおよびローレベルの一方から他方に変えた後に前記スイッチ部を導通状態にする工程と、
前記スイッチ部が導通状態になったことに応じて前記デコーダが受けた信号をデコードする工程と、を有する
ことを特徴とする半導体装置の制御方法。

【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】０００７
【補正方法】変更
【補正の内容】
【０００７】
本発明の一つの側面は半導体装置にかかり、前記半導体装置は、第１電源ラインと第２電源ラインとの間の経路に直列に配された２以上のトランジスタを含み、信号を受けて該

信号をデコードするデコーダと、前記第１電源ラインと前記第２電源ラインとの間の経路に前記デコーダと直列に配されたスイッチ部と、前記信号がハイレベルおよびローレベルの一方から他方に変わった後に、該信号が前記デコーダによりデコードされるように前記スイッチ部を導通状態にする制御部と、を備えることを特徴とする。