

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2016-501398

(P2016-501398A)

(43) 公表日 平成28年1月18日(2016.1.18)

(51) Int.Cl.		F I		テーマコード (参考)
G06N 3/04	(2006.01)	G06N	3/04	
G06N 3/063	(2006.01)	G06N	3/063	

審査請求 未請求 予備審査請求 有 (全 84 頁)

(21) 出願番号 特願2015-542690 (P2015-542690) (86) (22) 出願日 平成25年11月5日 (2013.11.5) (85) 翻訳文提出日 平成27年7月13日 (2015.7.13) (86) 国際出願番号 PCT/US2013/068531 (87) 国際公開番号 W02014/081561 (87) 国際公開日 平成26年5月30日 (2014.5.30) (31) 優先権主張番号 61/728, 360 (32) 優先日 平成24年11月20日 (2012.11.20) (33) 優先権主張国 米国 (US) (31) 優先権主張番号 61/734, 716 (32) 優先日 平成24年12月7日 (2012.12.7) (33) 優先権主張国 米国 (US) (31) 優先権主張番号 61/740, 633 (32) 優先日 平成24年12月21日 (2012.12.21) (33) 優先権主張国 米国 (US)	(71) 出願人 595020643 クゥアルコム・インコーポレイテッド QUALCOMM INCORPORATED アメリカ合衆国、カリフォルニア州 92 121-1714、サン・ディエゴ、モア ハウス・ドライブ 5775 (74) 代理人 100108855 弁理士 蔵田 昌俊 (74) 代理人 100109830 弁理士 福原 淑弘 (74) 代理人 100158805 弁理士 井関 守三 (74) 代理人 100194814 弁理士 奥村 元宏
---	---

最終頁に続く

(54) 【発明の名称】 区分的線形ニューロンモデル化

(57) 【要約】

区分的線形ニューロンモデル化および1つまたは複数の線形化ニューロンモデルに基づく人工神経系における1つまたは複数の人工ニューロンの実装のための方法および装置。(ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための)1つの例示的な方法は一般に、複数のニューロンモデルから選択された第1のニューロンモデルのためのパラメータを第1のニューラル処理ユニットにロードすることと、第1のニューロンモデルのためのパラメータに少なくとも部分的に基づいて、第1のニューラル処理ユニットの第1の状態を決定することと、第1のニューロンモデルのためのパラメータおよび第1の状態に少なくとも部分的に基づいて、第1のニューラル処理ユニットの第2の状態を決定することを含む。本方法はまた、(たとえば、第1のニューロンモデルまたは別のニューロンモデルのためのパラメータを追加、削除、または調整することによって)複数のニューロンモデルを更新することを含み得る。

【選択図】 図15C

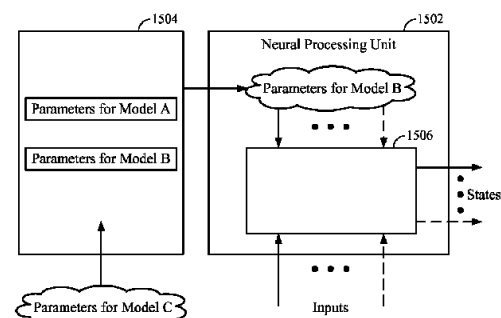


FIG. 15C

【特許請求の範囲】**【請求項 1】**

ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための方法であって、

前記複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードすることと、

前記第 1 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 1 の状態を決定することと、

前記第 1 のニューロンモデルのための前記パラメータおよび前記第 1 の状態に少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 2 の状態を決定することとを備える方法。

10

【請求項 2】

前記複数のニューロンモデルを更新することをさらに備える、請求項 1 に記載の方法。

【請求項 3】

第 2 のニューロンモデルのためのパラメータを前記第 1 のニューラル処理ユニットにロードすることと、

前記第 2 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 3 の状態を決定することと

をさらに備える、請求項 1 に記載の方法。

20

【請求項 4】

前記第 2 のニューロンモデルのための前記パラメータをロードすることは、設定事象に応答したものである、

請求項 3 に記載の方法。

【請求項 5】

前記設定事象は、ニューラル処理ユニットの前記システムまたは前記第 1 のニューラル処理ユニットのうちの少なくとも 1 つのための起動を備える、

請求項 4 に記載の方法。

【請求項 6】

前記第 3 の状態を決定することはさらに、前記第 2 の状態に少なくとも部分的に基づく、請求項 3 に記載の方法。

30

【請求項 7】

前記第 2 のニューロンモデルは、少なくとも部分的に、振動を生成するように構成される、

請求項 6 に記載の方法。

【請求項 8】

前記第 2 のニューロンモデルのための前記パラメータをロードすることは、状態条件、時間条件、またはトリガのうちの少なくとも 1 つに少なくとも部分的に基づき、前記トリガは、前記第 1 のニューラル処理ユニットの外部にある、

請求項 6 に記載の方法。

40

【請求項 9】

前記複数のニューロンモデルから選択された第 2 のニューロンモデルのためのパラメータを第 2 のニューラル処理ユニットにロードすることと、

前記第 2 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 2 のニューラル処理ユニットの状態を決定することと

をさらに備える、請求項 1 に記載の方法。

【請求項 10】

前記第 1 のニューロンモデルおよび第 2 のニューロンモデルは、異なるタイプのニューロンを表す、

50

請求項 9 に記載の方法。

【請求項 1 1】

前記第 1 のニューロンモデルのための前記パラメータをロードすることは、前記第 1 のニューロンモデルのための前記パラメータの少なくとも一部分をメモリから取り出すことを備える、

請求項 1 に記載の方法。

【請求項 1 2】

前記メモリの少なくとも一部分は、前記第 1 のニューラル処理ユニットの局所にある、
請求項 1 1 に記載の方法。

【請求項 1 3】

前記メモリの少なくとも一部分は、キャッシュメモリである、
請求項 1 1 に記載の方法。

【請求項 1 4】

前記第 1 のニューロンモデルのための前記パラメータをロードすることは、前記メモリにおける、前記第 1 のニューロンモデルに関連するメモリブロックにアクセスすることをさらに備える、
請求項 1 1 に記載の方法。

【請求項 1 5】

前記メモリブロックは、前記メモリブロックにおけるメモリアドレスに対するポインタによって指定される、
請求項 1 4 に記載の方法。

【請求項 1 6】

前記複数のニューロンモデルは、I z h i k e v i c h の単純モデル、指数関数積分発火 (E I F) モデル、F i t z H u g h - N a g u m o モデル、クォートモデル、または真性伝導性モデルのうちの少なくとも 1 つを備える、
請求項 1 に記載の方法。

【請求項 1 7】

ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための装置であって、

前記複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードすることと、

前記第 1 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 1 の状態を決定することと、

前記第 1 のニューロンモデルのための前記パラメータおよび前記第 1 の状態に少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 2 の状態を決定することとを行うように構成された処理システムと、

前記処理システムに結合されたメモリとを備える装置。

【請求項 1 8】

前記処理システムは、前記複数のニューロンモデルを更新するようにさらに構成される、
請求項 1 7 に記載の装置。

【請求項 1 9】

前記処理システムは、

第 2 のニューロンモデルのためのパラメータを前記第 1 のニューラル処理ユニットにロードすることと、

前記第 2 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 3 の状態を決定することとを行うようにさらに構成される、請求項 1 7 に記載の装置。

【請求項 2 0】

10

20

30

40

50

前記処理システムは、設定事象に応答して前記第 2 のニューロンモデルのための前記パラメータをロードするように構成される、
請求項 19 に記載の装置。

【請求項 21】

前記設定事象は、ニューラル処理ユニットの前記システムまたは前記第 1 のニューラル処理ユニットのうちの少なくとも 1 つのための起動を備える、
請求項 20 に記載の装置。

【請求項 22】

前記処理システムは、さらに前記第 2 の状態に少なくとも部分的に基づいて前記第 3 の状態を決定することを行うように構成される、
請求項 19 に記載の装置。

10

【請求項 23】

前記第 2 のニューロンモデルは、少なくとも部分的に、振動を生成するように構成される、
請求項 22 に記載の装置。

【請求項 24】

前記処理システムは、状態条件、時間条件、またはトリガのうちの少なくとも 1 つに少なくとも部分的に基づいて、前記第 2 のニューロンモデルのための前記パラメータをロードするように構成され、前記トリガは、前記第 1 のニューラル処理ユニットの外部にある、
請求項 22 に記載の装置。

20

【請求項 25】

前記処理システムは、
前記複数のニューロンモデルから選択された第 2 のニューロンモデルのためのパラメータを第 2 のニューラル処理ユニットにロードすることと、
前記第 2 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 2 のニューラル処理ユニットの状態を決定することと
を行うようにさらに構成される、請求項 17 に記載の装置。

【請求項 26】

前記第 1 のニューロンモデルおよび第 2 のニューロンモデルは、異なるタイプのニューロンを表す、
請求項 25 に記載の装置。

30

【請求項 27】

前記処理システムは、前記第 1 のニューロンモデルのための前記パラメータの少なくとも一部分を前記メモリから取り出すことによって、前記第 1 のニューロンモデルのための前記パラメータをロードするように構成される、
請求項 17 に記載の装置。

【請求項 28】

前記メモリの少なくとも一部分は、前記第 1 のニューラル処理ユニットの局所にある、
請求項 27 に記載の装置。

40

【請求項 29】

前記メモリの少なくとも一部分は、キャッシュメモリである、
請求項 27 に記載の装置。

【請求項 30】

前記処理システムは、前記メモリにおける、前記第 1 のニューロンモデルに関連するメモリブロックにアクセスすることによって、前記第 1 のニューロンモデルのための前記パラメータをロードするように構成される、
請求項 27 に記載の装置。

【請求項 31】

前記メモリブロックは、前記メモリブロックにおけるメモリアドレスに対するポインタ

50

によって指定される、
請求項 30 に記載の装置。

【請求項 32】

前記複数のニューロンモデルは、I z h i k e v i c h の単純モデル、指数関数積分発火 (E I F) モデル、F i t z H u g h - N a g u m o モデル、クオートモデル、または真性伝導性モデルのうちの少なくとも 1 つを備える、
請求項 17 に記載の装置。

【請求項 33】

ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための装置であって、

前記複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードするための手段と、

前記第 1 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 1 の状態を決定するための手段と、

前記第 1 のニューロンモデルのための前記パラメータおよび前記第 1 の状態に少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 2 の状態を決定するための手段と

を備える装置。

【請求項 34】

第 2 のニューロンモデルのためのパラメータを前記第 1 のニューラル処理ユニットにロードするための手段と、

前記第 2 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 3 の状態を決定するための手段と

をさらに備える、請求項 33 に記載の装置。

【請求項 35】

コンピュータ可読記憶デバイスを備える、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するためのコンピュータプログラム製品であって、前記コンピュータ可読記憶デバイスが、

前記複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードすることと、

前記第 1 のニューロンモデルのための前記パラメータに少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 1 の状態を決定することと、

前記第 1 のニューロンモデルのための前記パラメータおよび前記第 1 の状態に少なくとも部分的に基づいて、前記第 1 のニューラル処理ユニットの第 2 の状態を決定することとを行うように実行可能な命令を有する、コンピュータプログラム製品。

【発明の詳細な説明】

【関連出願】

【0001】

米国特許法第 119 条による優先権の主張

[0001] 本出願は、2012 年 11 月 20 日に提出された「P i e c e w i s e L i n e a r N e u r o n M o d e l i n g」と題する米国仮特許出願第 61/728,360 号、2012 年 12 月 7 日に提出された「P i e c e w i s e L i n e a r N e u r o n M o d e l i n g」と題する米国仮特許出願第 61/734,716 号、2012 年 12 月 21 日に提出された「P i e c e w i s e L i n e a r N e u r o n M o d e l i n g」と題する米国仮特許出願第 61/740,633 号、2013 年 1 月 25 日に提出された「P i e c e w i s e L i n e a r N e u r o n M o d e l i n g」と題する米国仮特許出願第 61/756,889 号の利益を主張し、これらのすべては、参照により全体が本明細書に組み込まれる。

【技術分野】

【0002】

10

20

30

40

50

[0002]本開示のいくつかの態様は、一般に人工神経系に関し、より詳細には、ニューロンモデルの非線形関数の少なくとも一部分を区分的線形関数として近似し、得られた線形化ニューロンモデルを1つまたは複数の人工ニューロンにおいて使用することに関する。

【背景技術】

【0003】

[0003]人工ニューロン（すなわち、ニューロンモデル）の相互結合されたグループを備え得る人工ニューラルネットワークは、計算デバイスであるか、または計算デバイスによって実行される方法を表す。人工ニューラルネットワークは、生物学的ニューラルネットワークにおける対応する構造および/または機能を有し得る。しかしながら、人工ニューラルネットワークは、従来の計算技法が厄介、実行不可能または不適切であるいくつかの適用例に革新的で有用な計算技法を提供することができる。人工ニューラルネットワークが観測から機能を推論することができるので、そのようなネットワークは、タスクまたはデータの複雑さが従来の技法による機能の設計を面倒にする適用例において、特に有用である。

【0004】

[0004]1つのタイプの人工ニューラルネットワークはスパイクングニューラルネットワークであり、これは、その動作モデルならびにニューロンおよびシナプスの状態に時間の概念を組み込み、それによって、ニューラルネットワークにおける計算機能の発生元となり得る挙動の豊かなセットを提供する。スパイクングニューラルネットワークは、ニューロンがニューロンの状態に基づいて特定の（1つまたは複数の）時間に発火する、または「スパイクする」という概念、および時間がニューロン機能にとって重要であるという概念に基づく。ニューロンが発火するとき、そのニューロンは、他のニューロンに進むスパイクを生成し、他のニューロンは、今度は、このスパイクが受信された時間に基づいてそれらの状態を調整することができる。言い換えれば、ニューラルネットワークにおけるスパイクの相対的タイミングまたは絶対的タイミングで情報が符号化され得る。

【発明の概要】

【0005】

[0005]本開示のいくつかの態様は一般に、ニューロンモデルの非線形関数の少なくとも一部分を区分的線形関数として近似することに関する。たとえば、得られた線形化ニューロンモデルを1つまたは複数の人工ニューロンにおいて実施するための方法および装置も提供される。本開示のいくつかの態様は一般に、ニューロンモデルのダイナミクスを実現するための共通のフレキシブルなアーキテクチャに関する。設計目標は、低複雑度と、ダイナミクスの正確なモデル化と、（1次元、2次元、またはそれよりも多くの次元の）任意のニューロンモデルを実施する能力とを含む。区分的線形近似は、そのようなアーキテクチャ内のニューロンモデルを、様々なニューロンモデルに関連する異なるパラメータを置換するだけで変更する単純な方法を提供する。

【0006】

[0006]本開示のいくつかの態様は、人工ニューロンを動作させるための方法を提供する。本方法は一般に、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定することと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を含む。

【0007】

[0007]本開示のいくつかの態様は、人工ニューロンを動作させるための装置を提供する。本装置は一般に、処理システムと処理システムに結合されたメモリとを含む。処理システムは一般に、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1

10

20

30

40

50

次方程式の第 1 のセットに少なくとも部分的に基づいて人工ニューロンの第 2 の状態を決定することと、ここにおいて、1 次方程式の第 1 のセットは、第 1 の領域に対応するパラメータの第 1 のセットに少なくとも部分的に基づく、人工ニューロンの第 2 の状態が第 2 の領域内にあると決定することと、1 次方程式の第 2 のセットに少なくとも部分的に基づいて人工ニューロンの第 3 の状態を決定することと、ここにおいて、1 次方程式の第 2 のセットは、第 2 の領域に対応するパラメータの第 2 のセットに少なくとも部分的に基づく、を行うように構成される。

【0008】

[0008]本開示のいくつかの態様は、人工ニューロンを動作させるための装置を提供する。本装置は一般に、人工ニューロンの第 1 の状態が第 1 の領域内にあると決定するための手段と、1 次方程式の第 1 のセットに少なくとも部分的に基づいて人工ニューロンの第 2 の状態を決定するための手段と、ここにおいて、1 次方程式の第 1 のセットは、第 1 の領域に対応するパラメータの第 1 のセットに少なくとも部分的に基づく、人工ニューロンの第 2 の状態が第 2 の領域内にあると決定するための手段と、1 次方程式の第 2 のセットに少なくとも部分的に基づいて人工ニューロンの第 3 の状態を決定するための手段と、ここにおいて、1 次方程式の第 2 のセットは、第 2 の領域に対応するパラメータの第 2 のセットに少なくとも部分的に基づく、を含む。

【0009】

[0009]本開示のいくつかの態様は、人工ニューロンを動作させるためのコンピュータプログラム製品を提供する。本コンピュータプログラム製品は一般に、人工ニューロンの第 1 の状態が第 1 の領域内にあると決定することと、1 次方程式の第 1 のセットに少なくとも部分的に基づいて人工ニューロンの第 2 の状態を決定することと、ここにおいて、1 次方程式の第 1 のセットは、第 1 の領域に対応するパラメータの第 1 のセットに少なくとも部分的に基づく、人工ニューロンの第 2 の状態が第 2 の領域内にあると決定することと、1 次方程式の第 2 のセットに少なくとも部分的に基づいて人工ニューロンの第 3 の状態を決定することと、ここにおいて、1 次方程式の第 2 のセットは、第 2 の領域に対応するパラメータの第 2 のセットに少なくとも部分的に基づく、を行うように実行可能な命令を有するコンピュータ可読媒体（たとえば、記憶デバイス）を含む。

【0010】

[0010]本開示のいくつかの態様は、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための方法を提供する。本方法は一般に、複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードすることと、第 1 のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第 1 のニューラル処理ユニットの第 1 の状態を決定することと、第 1 のニューロンモデルのためのパラメータおよび第 1 の状態に少なくとも部分的に基づいて第 1 のニューラル処理ユニットの第 2 の状態を決定することとを含む。

【0011】

[0011]本開示のいくつかの態様は、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための装置を提供する。本装置は一般に、処理システムと処理システムに結合されたメモリとを含む。処理システムは通常、複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニューラル処理ユニットにロードすることと、第 1 のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第 1 のニューラル処理ユニットの第 1 の状態を決定することと、第 1 のニューロンモデルのためのパラメータおよび第 1 の状態に少なくとも部分的に基づいて第 1 のニューラル処理ユニットの第 2 の状態を決定することとを行うように構成される。

【0012】

[0012]本開示のいくつかの態様は、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための装置を提供する。本装置は一般に、複数のニューロンモデルから選択された第 1 のニューロンモデルのためのパラメータを第 1 のニュー

10

20

30

40

50

ーラル処理ユニットにロードするための手段と、第1のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第1のニューラル処理ユニットの第1の状態を決定するための手段と、第1のニューロンモデルのためのパラメータおよび第1の状態に少なくとも部分的に基づいて第1のニューラル処理ユニットの第2の状態を決定するための手段とを含む。

【0013】

[0013]本開示のいくつかの態様は、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するためのコンピュータプログラム製品を提供する。本コンピュータプログラム製品は一般に、複数のニューロンモデルから選択された第1のニューロンモデルのためのパラメータを第1のニューラル処理ユニットにロードすることと、第1のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第1のニューラル処理ユニットの第1の状態を決定することと、第1のニューロンモデルのためのパラメータおよび第1の状態に少なくとも部分的に基づいて第1のニューラル処理ユニットの第2の状態を決定することとを行うように実行可能な命令を有する（非一時的）コンピュータ可読媒体を含む。

10

【0014】

[0014]本開示のいくつかの態様は、人工ニューロンを動作させるための方法を提供する。本方法は一般に、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、ここにおいて、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定することと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を含む。

20

【0015】

[0015]本開示のいくつかの態様は、人工ニューロンを動作させるための装置を提供する。本装置は一般に、処理システムと処理システムに結合されたメモリとを含む。処理システムは一般に、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、ここにおいて、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定することと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を行うように構成される。

30

【0016】

[0016]本開示のいくつかの態様は、人工ニューロンを動作させるための装置を提供する。本装置は一般に、人工ニューロンの第1の状態が第1の領域内にあると決定するための手段と、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定するための手段と、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定するための手段と、ここにおいて、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定するための手段と、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を含む。

40

【0017】

50

【0017】本開示のいくつかの態様は、人工ニューロンを動作させるためのコンピュータプログラム製品を提供する。本コンピュータプログラム製品は一般に、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、ここにおいて、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定することと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を行うように実行可能な命令を有するコンピュータ可読媒体（たとえば、記憶デバイスまたは他の非一時的媒体）を含む。

10

【図面の簡単な説明】

【0018】

【0018】本開示の上述の特徴が詳細に理解され得るように、添付の図面にその一部が示される態様を参照することによって、上記で簡単に要約された内容のより具体的な説明が得られ得る。ただし、その説明は他の等しく有効な態様に通じ得るので、添付の図面は、本開示のいくつかの典型的な態様のみを示し、したがって、本開示の範囲を限定するものと見なされるべきではないことに留意されたい。

【図1】本開示のいくつかの態様によるニューロンの例示的なネットワークを示す図。

20

【図2】本開示のいくつかの態様による、計算ネットワーク（ニューラルシステムまたはニューラルネットワーク）の例示的な処理ユニット（ニューロン）を示す図。

【図3】本開示のいくつかの態様による例示的なスパイクタイミング依存可塑性（STDP）曲線を示す図。

【図4】本開示のいくつかの態様による、ニューロンの挙動を定義するための正レジームと負レジームとを示す、人工ニューロンに関する状態の例示的なグラフ。

【図5A】本開示のいくつかの態様による、テイラー展開方法に基づく例示的な線形化と非線形時間変動単純モデルを比較するための、時間に対する膜電圧 v の例示的なグラフ。

【図5B】本開示のいくつかの態様による、テイラー展開方法に基づく例示的な線形化と非線形時間変動単純モデルを比較するための、時間に対する復元電流 u の例示的なグラフ

30

。【図6A】本開示のいくつかの態様による、Hunzinger Coldモデルのしきい値下ダイナミクスのための、時間に対する膜電圧 v の例示的なグラフ。

【図6B】本開示のいくつかの態様による、Hunzinger Coldモデルのしきい値下ダイナミクスのための、時間に対する復元電流 u の例示的なグラフ。

【図7】本開示のいくつかの態様による区分的線形ニューロンモデル化の様々な手法の概要を示す図。

【図8】本開示のいくつかの態様による、単一の次元の観点から区分することによる区分的線形ニューロンモデル化の一例を示す図。

【図9】本開示のいくつかの態様による、2次元によって定義された3つの方形領域による一般化された線形ニューロンモデル化の一例を示す図。

40

【図10】本開示のいくつかの態様による、減衰しきい値下振動挙動と、持続しきい値下振動挙動と、成長しきい値下振動挙動とを示すために使用され得る、2次元によって定義された4つの領域による一般化された線形ニューロンモデル化の一例を示す図。

【図11】本開示のいくつかの態様による、様々な形状を有する5つの領域による一般化された線形ニューロンモデル化の一例を示す図。

【図12A】本開示のいくつかの態様による、減衰しきい値下振動の例示的なプロットを示す図。

【図12B】本開示のいくつかの態様による、持続しきい値下振動の例示的なプロットを示す図。

50

【図 1 2 C】本開示のいくつかの態様による、成長しきい値下振動の例示的なプロットを示す図。

【図 1 3】本開示のいくつかの態様による、漸進的な減衰、複数の持続振動、および / またはしきい値下振動の漸進的成長をサポートするためにマルチステージ減衰領域、マルチステージ維持領域、および / またはマルチステージ成長領域に使用され得る、2 次元によって定義された 6 つの領域による一般化された線形ニューロンモデル化の一例を示す図。

【図 1 4】本開示のいくつかの態様による、人工ニューロンを動作させるための例示的な動作の流れ図。

【図 1 4 A】図 1 4 に示す動作を実行することが可能な例示的な手段を示す図。

【図 1 5 A】本開示のいくつかの態様による、ニューロンモデルのためのパラメータが選択、ロード、アクセス、追加、削除および / または更新され得る、単一のニューラル処理ユニットのための共通のフレキシブルなニューラルアーキテクチャの実装形態を示す図。

【図 1 5 B】本開示のいくつかの態様による、ニューロンモデルのためのパラメータが選択、ロード、アクセス、追加、削除および / または更新され得る、単一のニューラル処理ユニットのための共通のフレキシブルなニューラルアーキテクチャの実装形態を示す図。

【図 1 5 C】本開示のいくつかの態様による、ニューロンモデルのためのパラメータが選択、ロード、アクセス、追加、削除および / または更新され得る、単一のニューラル処理ユニットのための共通のフレキシブルなニューラルアーキテクチャの実装形態を示す図。

【図 1 5 D】本開示のいくつかの態様による、ニューロンモデルのためのパラメータが選択、ロード、アクセス、追加、削除および / または更新され得る、単一のニューラル処理ユニットのための共通のフレキシブルなニューラルアーキテクチャの実装形態を示す図。

【図 1 6】本開示のいくつかの態様による、ニューラル処理ユニットのシステムにおいて複数のニューロンモデルの組合せを実施するための例示的な動作の流れ図。

【図 1 6 A】図 1 6 に示す動作を実行することが可能な例示的な手段を示す図。

【図 1 7】本開示のいくつかの態様による、汎用プロセッサを使用して人工ニューロンの状態を決定するための例示的な実装形態を示す図。

【図 1 8】本開示のいくつかの態様による、メモリが個々の分散処理ユニットとインターフェースされ得る人工ニューロンの状態を決定するための例示的な実装形態を示す図。

【図 1 9】本開示のいくつかの態様による、分散メモリおよび分散処理ユニットに基づいて人工ニューロンの状態を決定するための例示的な実装形態を示す図。

【図 2 0】本開示のいくつかの態様による、ニューラルネットワークの例示的な実装形態を示す図。

【図 2 1】本開示のいくつかの態様による、現在の状態の量子化に従って、人工ニューロンの状態を更新するために使用されるパラメータがメモリから取り出される区分的線形ニューロンモデル化の例示的な実装形態のブロック図。

【発明を実施するための形態】

【0 0 1 9】

[0042] 添付の図面を参照しながら本開示の様々な態様について以下でより十分に説明する。ただし、本開示は、多くの異なる形態で実施され得、本開示全体にわたって提示される任意の特定の構造または機能に限定されるものと解釈されるべきではない。むしろ、これらの態様は、本開示が周到で完全になり、本開示の範囲を当業者に十分に伝えるように与えられる。本明細書の教示に基づいて、本開示の範囲は、本開示の任意の他の態様とは無関係に実装されるにせよ、本開示の任意の他の態様と組み合わせられるにせよ、本明細書で開示する本開示のいかなる態様をもカバーするものであることを、当業者なら諒解されたい。たとえば、本明細書に記載される態様をいくつ使用しても、装置は実装され得、または方法は実施され得る。さらに、本開示の範囲は、本明細書に記載される本開示の様々な態様に加えてまたはそれらの態様以外に、他の構造、機能、または構造および機能を使用して実施されるそのような装置または方法をカバーするものとする。本明細書で開示する本開示のいずれの態様も、請求項の 1 つまたは複数の要素によって実施され得ることを理解されたい。

10

20

30

40

50

【 0 0 2 0 】

[0043]「例示的」という単語は、本明細書では「例、事例、または例示の働きをすること」を意味するために使用される。「例示的」として本明細書で説明するいかなる態様も、必ずしも他の態様よりも好ましいまたは有利であると解釈されるべきであるとは限らない。

【 0 0 2 1 】

[0044]本明細書では特定の態様について説明するが、これらの態様の多くの変形および置換は本開示の範囲内に入る。好ましい態様のいくつかの利益および利点が説明されるが、本開示の範囲は特定の利益、使用、または目的に限定されるものではない。むしろ、本開示の態様は、様々な技術、システム構成、ネットワーク、およびプロトコルに広く適用可能であるものとし、そのうちのいくつかを例として図および好ましい態様についての以下の説明で示す。発明を実施するための形態および図面は、本開示を限定するものではなく説明するものにすぎず、本開示の範囲は添付の特許請求の範囲およびその均等物によって定義される。

【 0 0 2 2 】

例示的なニューラルシステム

[0045]図 1 は、本開示のいくつかの態様による、複数のレベルのニューロンをもつ例示的なニューラルシステム 1 0 0 を示す。ニューラルシステム 1 0 0 は、シナプス結合のネットワーク 1 0 4 (すなわち、フィードフォワード結合)を介してニューロンの別のレベル 1 0 6 に結合されたニューロンのあるレベル 1 0 2 を備え得る。簡単のために、図 1 には 2 つのレベルのニューロンのみが示されているが、典型的なニューラルシステムには、より少ないまたはより多くのレベルのニューロンが存在し得る。ニューロンのいくつかは、ラテラル結合を介して同じレイヤの他のニューロンに結合し得ることに留意されたい。さらに、ニューロンのいくつかは、フィードバック結合を介して前のレイヤのニューロンに戻る形で結合し得る。

【 0 0 2 3 】

[0046]図 1 に示すように、レベル 1 0 2 における各ニューロンは、前のレベル(図 1 に図示せず)の複数のニューロンによって生成され得る入力信号 1 0 8 を受信し得る。信号 1 0 8 は、レベル 1 0 2 のニューロンへの入力(たとえば、入力電流)を表し得る。そのような入力は、膜電位を充電するためにニューロン膜上に蓄積され得る。膜電位がそのしきい値に達すると、ニューロンは、発火し、ニューロンの次のレベル(たとえば、レベル 1 0 6)に転送されるべき出力スパイクを生成し得る。そのような挙動は、アナログおよびデジタル実装形態を含むハードウェアおよび/またはソフトウェアでエミュレートまたはシミュレートされ得る。

【 0 0 2 4 】

[0047]生物学的ニューロンでは、ニューロンが発火するときに生成される出力スパイクは、活動電位と呼ばれる。電気信号は、約 1 0 0 mV の振幅と約 1 m s の持続時間とを有する比較的急速で、一時的で、全か無かの神経インパルスである。一連の結合されたニューロンを有するニューラルシステムの特定の態様(たとえば、図 1 におけるあるレベルのニューロンから別のレベルのニューロンへのスパイクの転送)では、あらゆる活動電位が基本的に同じ振幅と持続時間とを有するので、信号における情報は、振幅によってではなく、スパイクの周波数および数(またはスパイクの時間)によってのみ表される。活動電位によって搬送される情報は、スパイク、スパイクしたニューロン、および 1 つまたは複数の他のスパイクに対するスパイクの時間によって決定される。

【 0 0 2 5 】

[0048]図 1 に示すように、あるレベルのニューロンから別のレベルのニューロンへのスパイクの転送は、シナプス結合(または単に「シナプス」)のネットワーク 1 0 4 によって達成され得る。シナプス 1 0 4 は、レベル 1 0 2 のニューロン(シナプス 1 0 4 に対するシナプス前ニューロン)から出力信号(すなわち、スパイク)を受信し得る。いくつかの態様では、これらの信号は、調整可能なシナプス重み

【数 1】

$$w_1^{(i,i+1)}, \dots, w_p^{(i,i+1)}$$

【0026】

(ここでPは、レベル102のニューロンとレベル106のニューロンとの間のシナプス結合の総数である)に従ってスケーリングされ得る。他の態様では、シナプス104は、いかなるシナプス重みをも適用しないことがある。さらに、(スケーリングされた)信号は、レベル106における各ニューロン(シナプス104に対するシナプス後ニューロン)の入力信号として合成され得る。レベル106におけるあらゆるニューロンは、対応する合成された入力信号に基づいて、出力スパイク110を生成し得る。出力スパイク110は、次いで、シナプス結合の別のネットワーク(図1には図示せず)を使用して、別のレベルのニューロンに転送され得る。

10

【0027】

[0049]生物学的シナプスは、電気シナプスまたは化学シナプスのいずれに分類され得る。電気シナプスは、興奮性信号を送るために主に使用される一方、化学シナプスは、シナプス後ニューロンにおける興奮性活動または抑制性(過分極化)活動のいずれかを調停することができ、ニューロン信号を増幅する役目を果たすこともできる。興奮性信号は通常、膜電位を脱分極する(すなわち、静止電位に対して膜電位を増加させる)。しきい値を超えて膜電位を脱分極するために十分な興奮性信号が一定期間内に受信された場合、シナプス後ニューロンに活動電位が生じる。対照的に、抑制性信号は一般に、膜電位を過分極する(すなわち、低下させる)。抑制性信号は、十分に強い場合、興奮性信号のすべてを相殺し、膜電位がしきい値に達するのを防止することができる。シナプス興奮を相殺することに加えて、シナプス抑制は、自然に活発なニューロンに対して強力な制御を行うことができる。自然に活発なニューロンは、たとえば、そのダイナミクスまたはフィードバックに起因するさらなる入力なしにスパイクするニューロンを指す。これらのニューロンにおける活動電位の自然な生成を抑圧することによって、シナプス抑制は、一般にスカルプチャリングと呼ばれる、ニューロンの発火のパターンを形成することができる。様々なシナプス104は、望まれる挙動に応じて、興奮性シナプスまたは抑制性シナプスの任意の組合せとして働き得る。

20

30

【0028】

[0050]ニューラルシステム100は、汎用プロセッサ、デジタル信号プロセッサ(DSP)、特定用途向け集積回路(ASIC)、フィールドプログラマブルゲートアレイ(FPGA)もしくは他のプログラマブル論理デバイス(PLD)、個別ゲートもしくはトランジスタ論理、個別ハードウェア構成要素、プロセッサによって実行されるソフトウェアモジュール、またはそれらの任意の組合せによってエミュレートされ得る。ニューラルシステム100は、たとえば画像およびパターン認識、機械学習、モータ制御など、かなりの適用範囲において利用され得る。ニューラルシステム100における各ニューロン(またはニューロンモデル)は、ニューロン回路として実装され得る。出力スパイクを開始するしきい値まで充電されるニューロン膜は、たとえば、そこを流れる電流を積分するキャパシタとして実装され得る。

40

【0029】

[0051]一態様では、キャパシタは、ニューロン回路の電流積分デバイスとして除去され得、その代わりにより小さいメモrista(memristor)要素が使用され得る。この手法は、ニューロン回路において、ならびにかさばるキャパシタが電流積分器として利用される様々な他の適用例において適用され得る。さらに、シナプス104の各々は、メモrista要素に基づいて実装され得、シナプス重みの変化は、メモrista抵抗の変化に関係し得る。ナノメートルの特徴サイズのメモristaを用いると、ニューロン回路およびシナプスの面積が大幅に低減され得、それによって、非常に大規模なニューラルシステムハードウェア

50

ア実装形態の実装が実用的になり得る。

【 0 0 3 0 】

[0052] ニューラルシステム 1 0 0 をエミュレートするニューラルプロセッサの機能は、ニューロン間の結合の強さを制御し得る、シナプス結合の重みに依存し得る。シナプス重みは、パワーダウン後にプロセッサの機能を維持するために、不揮発性メモリに記憶され得る。一態様では、シナプス重みメモリは、主たるニューラルプロセッサチップとは別個の外部チップ上に実装され得る。シナプス重みメモリは、交換可能メモリカードとしてニューラルプロセッサチップとは別個にパッケージ化され得る。これは、ニューラルプロセッサに多様な機能を提供することができ、特定の機能は、ニューラルプロセッサに現在取り付けられているメモリカードに記憶されたシナプス重みに基づき得る。

10

【 0 0 3 1 】

[0053] 図 2 は、本開示のいくつかの態様による、計算ネットワーク（たとえば、ニューラルシステムまたはニューラルネットワーク）の処理ユニット（たとえば、人工ニューロン 2 0 2）の一例 2 0 0 を示す。たとえば、ニューロン 2 0 2 は、図 1 のレベル 1 0 2 のニューロンおよび 1 0 6 のニューロンのうちのいずれかに対応し得る。ニューロン 2 0 2 は、ニューラルシステムの外部にある信号、または同じニューラルシステムの他のニューロンによって生成された信号、またはその両方であり得る、複数の入力信号 $2 0 4_1 \sim 2 0 4_N$ ($x_1 \sim x_N$) を受信し得る。入力信号は、電流または電圧、実数値または複素数値であり得る。入力信号は、固定小数点表現または浮動小数点表現をもつ数値を備え得る。これらの入力信号は、調整可能なシナプス重み $2 0 6_1 \sim 2 0 6_N$ ($w_1 \sim w_N$) に従って信号をスケールするシナプス結合を通してニューロン 2 0 2 に伝えられ得、N はニューロン 2 0 2 の入力接続の総数であり得る。

20

【 0 0 3 2 】

[0054] ニューロン 2 0 2 は、スケールされた入力信号を合成し、合成された、スケールされた入力を使用して、出力信号 2 0 8（すなわち、信号 y）を生成し得る。出力信号 2 0 8 は、電流または電圧、実数値または複素数値であり得る。出力信号は、固定小数点表現または浮動小数点表現をもつ数値を備え得る。出力信号 2 0 8 は、次いで、同じニューラルシステムの他のニューロンへの入力信号として、または同じニューロン 2 0 2 への入力信号として、またはニューラルシステムの出力として伝達され得る。

【 0 0 3 3 】

30

[0055] 処理ユニット（ニューロン）2 0 2 は電気回路によってエミュレートされ得、その入力接続および出力接続は、シナプス回路をもつワイヤによってエミュレートされ得る。処理ユニット 2 0 2、その入力接続および出力接続はまた、ソフトウェアコードによってエミュレートされ得る。処理ユニット 2 0 2 はまた、電気回路によってエミュレートされ得るが、その入力接続および出力接続はソフトウェアコードによってエミュレートされ得る。一態様では、計算ネットワーク中の処理ユニット 2 0 2 はアナログ電気回路を備え得る。別の態様では、処理ユニット 2 0 2 はデジタル電気回路を備え得る。さらに別の態様では、処理ユニット 2 0 2 は、アナログ構成要素とデジタル構成要素の両方をもつ混合信号電気回路を備え得る。計算ネットワークは、上述の形態のいずれかにおける処理ユニットを備え得る。そのような処理ユニットを使用した計算ネットワーク（ニューラルシステムまたはニューラルネットワーク）は、たとえば画像およびパターン認識、機械学習、モータ制御など、かなりの適用範囲において利用され得る。

40

【 0 0 3 4 】

[0056] ニューラルネットワークをトレーニングする過程で、シナプス重み（たとえば、図 1 の重み

【 数 2 】

$$w_1^{(i,i+1)}, \dots, w_p^{(i,i+1)}$$

50

【0035】

および/または図2の重み $206_1 \sim 206_N$)がランダム値により初期化され得、学習ルールに従って増加または減少し得る。学習ルールのいくつかの例として、スパイクタイミング依存可塑性(STDP)学習ルール、Hebb則、Oja則、Bienenstock-Copper-Munro(BCM)則などがある。非常に多くの場合、重みは、2つの値のうちの1つに安定し得る(すなわち、重みの双峰分布)。この効果が利用されて、シナプス重み当たりのビット数を低減し、シナプス重みを記憶するメモリとの間の読取りおよび書込みの速度を上げ、シナプスメモリの電力消費量を低減し得る。

【0036】

シナプスタイプ

[0057]ニューラルネットワークのハードウェアおよびソフトウェアモデルでは、シナプス関係機能の処理がシナプスタイプに基づき得る。シナプスタイプは、非塑性シナプス(non-plastic synapse)(重みおよび遅延の変化がない)と、可塑性シナプス(重みが増減し得る)と、構造遅延可塑性シナプス(重みおよび遅延が増減し得る)と、完全可塑性シナプス(重み、遅延および結合性が増減し得る)と、その変形(たとえば、遅延は増減し得るが、重みまたは結合性の変化はない)とを備え得る。これの利点は、処理が再分割され得ることである。たとえば、非塑性シナプスは、可塑性機能を実行すること(またはそのような機能が完了するのを待つこと)を必要とし得ない。同様に、遅延および重み可塑性は、一緒にまたは別々に、順にまたは並列に動作し得る動作に再分割され得る。異なるタイプのシナプスは、適用される異なる可塑性タイプの各々の異なるルックアップテーブルまたは式およびパラメータを有し得る。したがって、本方法は、シナプスのタイプの関係するテーブルにアクセスすることになる。

【0037】

[0058]また、スパイクタイミング依存構造可塑性がシナプス可塑性とは無関係に実行され得るという事実のさらなる含意がある。構造可塑性(すなわち、遅延量の変化)は前後スパイク時間差(pre-post spike time difference)の直接関数であり得るので、構造可塑性は、重みの大きさに変化がない場合(たとえば、重みが最小値または最大値に達したか、あるいはそれが何らかの他の理由により変更されない場合)でも実行され得る。代替的に、それは、重み変化量に応じて、または重みもしくは重み変化の限界に関係する条件に基づいて設定され得る。たとえば、重み変化が生じたとき、または重みが最大限に達するのではなく、重みがゼロに達した場合のみ、シナプス遅延が増減し得る。しかしながら、これらのプロセスが並列化され、メモリアクセスの数および重複を低減し得るように、独立した機能を有することが有利であり得る。

【0038】

シナプス可塑性の決定

[0059]神経可塑性(または単に「可塑性」)は、脳内のニューロンおよびニューラルネットワークがそれらのシナプス結合と挙動とを新しい情報、感覚上の刺激、発展、損傷または機能不全に回答して変える能力である。可塑性は、生物学における学習および記憶にとって、また計算論的神経科学およびニューラルネットワークにとって重要である。(たとえば、Hebb則理論による)シナプス可塑性、スパイクタイミング依存可塑性(STDP)、非シナプス可塑性、活性依存可塑性、構造可塑性および恒常的可塑性など、様々な形の可塑性が研究されている。

【0039】

[0060]STDPは、脳内の場合のようなニューロン間のシナプス結合の強さを調整する学習プロセスである。結合強度は、特定のニューロンの出力スパイクおよび受信入力スパイク(すなわち、活動電位)の相対的タイミングに基づいて調整される。STDPプロセスの下で、あるニューロンに対する入力スパイクが、平均して、そのニューロンの出力スパイクの直前に生じる傾向がある場合、長期増強(LTP)が生じ得る。その場合、その特定の入力はいくらか強くなる。対照的に、入力スパイクが、平均して、出力スパイクの直後に生じる傾向がある場合、長期抑圧(LTD)が生じ得る。その場合、その特定の入

10

20

30

40

50

力はいくらか弱くなるので、「スパイクタイミング依存可塑性」と呼ばれる。したがって、シナプス後ニューロンの興奮の原因であり得る入力、将来的に寄与する可能性がさらに高くなる一方、シナプス後スパイクの原因ではない入力は、将来的に寄与する可能性が低くなる。結合の初期セットのサブセットが残る一方で、その他の部分の影響がゼロまたはゼロの近くまで低減されるまで、このプロセスは続く。

【 0 0 4 0 】

[0061]ニューロンは一般に出力スパイクを、その入力の多くが短い期間内に生じる（すなわち、出力をもたらすのに十分に累積している）ときに生成するので、通常残っている入力のサブセットは、時間的に相関する傾向のあった入力を含む。さらに、出力スパイクの前に生じる入力は強化されるので、最も早い十分に累積的な相関指示を提供する入力は結局、ニューロンへの最終入力となる。

10

【 0 0 4 1 】

[0062] S T D P 学習ルールは、シナプス前ニューロンのスパイク時間 t_{pre} とシナプス後ニューロンのスパイク時間 t_{post} との間の時間差（すなわち、 $t = t_{post} - t_{pre}$ ）に応じて、シナプス前ニューロンをシナプス後ニューロンに結合するシナプスのシナプス重みを効果的に適合させ得る。S T D P の通常の公式化は、時間差が正である（シナプス前ニューロンがシナプス後ニューロンの前に発火する）場合にシナプス重みを増加させ（すなわち、シナプスを増強し）、時間差が負である（シナプス後ニューロンがシナプス前ニューロンの前に発火する）場合にシナプス重みを減少させる（すなわち、シナプスを抑制する）ことである。

20

【 0 0 4 2 】

[0063] S T D P プロセスでは、経時的なシナプス重みの変化は通常、以下の式によって与えられるように、指数関数的減衰を使用して達成され得る。

【 数 3 】

$$\Delta w(t) = \begin{cases} a_+ e^{-t/k_+} + \mu, & t > 0 \\ a_- e^{t/k_-}, & t < 0 \end{cases}, \quad (1)$$

30

【 0 0 4 3 】

ここで、 k_+ および k_- はそれぞれ、正の時間差および負の時間差の時間定数であり、 a_+ および a_- は対応するスケーリングの大きさであり、 μ は正の時間差および / または負の時間差に適用され得るオフセットである。

【 0 0 4 4 】

[0064] 図 3 は、S T D P による、シナプス前スパイクおよびシナプス後スパイクの相対的タイミングに応じたシナプス重み変化の例示的なグラフ図 3 0 0 を示す。シナプス前ニューロンがシナプス後ニューロンの前に発火する場合、グラフ 3 0 0 の部分 3 0 2 に示すように、対応するシナプス重みは増加し得る。この重み増加は、シナプスの L T P と呼ばれ得る。グラフ部分 3 0 2 から、シナプス前スパイク時間とシナプス後スパイク時間との間の時間差に応じて、L T P の量がほぼ指数関数的に減少し得ることが観測され得る。グラフ 3 0 0 の部分 3 0 4 に示すように、発火の逆の順序は、シナプス重みを減少させ、シナプスの L T D をもたらし得る。

40

【 0 0 4 5 】

[0065] 図 3 のグラフ 3 0 0 に示すように、S T D P グラフの L T P（原因）部分 3 0 2 に負のオフセット μ が適用され得る。x 軸の交差 3 0 6 のポイント（ $y = 0$ ）は、レイヤ $i - 1$ からの原因入力の相関を考慮して、最大タイムラグと一致するように構成され得る。フレームベースの入力（すなわち、入力は、スパイクまたはパルスを備える特定の持続時間のフレームの形式である）の場合、オフセット値 μ は、フレーム境界を反映するように計算され得る。直接的にシナプス後電位によってモデル化されるように、またはニュー

50

ラル状態に対する影響の点で、フレームにおける第 1 の入力スパイク（パルス）が経時的に減衰することが考慮され得る。フレームにおける第 2 の入力スパイク（パルス）が特定の時間フレームの相関したまたは関連したものと考えられる場合、フレームの前および後の関連する時間は、その時間フレーム境界で分離され、関連する時間の値が異なり得る（たとえば、1 つのフレームよりも大きい場合は負、1 つのフレームよりも小さい場合は正）ように、S T D P 曲線の 1 つまたは複数の部分をオフセットすることによって、可塑性の点で別様に扱われ得る。たとえば、曲線が、フレーム時間よりも大きい前後の時間で実際にゼロよりも下になり、結果的に L T P の代わりに L T D の一部であるように L T P をオフセットするために負のオフセット μ が設定され得る。

【 0 0 4 6 】

ニューロンモデルおよび演算

[0066] 有用なスパイクングニューロンモデルを設計するための一般的原理がいくつかある。良いニューロンモデルは、2 つの計算レジーム、すなわち、一致検出および関数計算の点で豊かな潜在的挙動を有し得る。その上、良いニューロンモデルは、時間コーディングを可能にするための 2 つの要素を有する必要がある。すなわち、入力到着時間は出力時間に影響を与え、一致検出は狭い時間ウィンドウを有し得る。最後に、計算上魅力的であるために、良いニューロンモデルは、連続時間にクローズド式解を有することができ、ニアアトラクター（near attractor）と鞍点とを含む安定した挙動を有し得る。言い換えれば、有用なニューロンモデルは、実用的なニューロンモデルであり、豊かで、現実的で、生物学的に一貫した挙動をモデル化するために使用され得、かつ神経回路のエンジニアリングとリバースエンジニアリングの両方を行うために使用され得るニューロンモデルである。

【 0 0 4 7 】

[0067] ニューロンモデルは事象、たとえば入力の到着、出力スパイク、または内部的であるか外部的であるかを問わず他の事象に依存し得る。豊かな挙動レパートリーを実現するために、複雑な挙動を示すことができるステートマシンが望まれ得る。入力寄与（ある場合）とは別個の事象の発生自体がステートマシンに影響を与え、事象の後のダイナミクスを制限し得る場合、システムの将来の状態は、単なる状態および入力の関数ではなく、むしろ状態、事象および入力の関数である。

【 0 0 4 8 】

[0068] 一態様では、ニューロン n は、下記のダイナミクスによって判定される膜電圧 $v_n(t)$ によるスパイクングリーキー積分発火ニューロンとしてモデル化され得る。

【数 4】

$$\frac{dv_n(t)}{dt} = \alpha v_n(t) + \beta \sum_m w_{m,n} y_m(t - \Delta t_{m,n}), \quad (2)$$

【 0 0 4 9 】

ここで α および β はパラメータであり、 $w_{m,n}$ は、シナプス前ニューロン m をシナプス後ニューロン n に結合するシナプスのシナプス重みであり、 $y_m(t)$ は、ニューロン n の細胞体に到着するまで $t_{m,n}$ に従って樹状遅延または軸索遅延によって遅延し得るニューロン m のスパイクング出力である。

【 0 0 5 0 】

[0069] シナプス後ニューロンへの十分な入力達成された時間からシナプス後ニューロンが実際に発火する時間までの遅延があることに留意されたい。I z h i k e v i c h の単純モデルなど、動的スパイクングニューロンモデルでは、脱分極しきい値 v_t とピークスパイク電圧 v_{peak} との間に差がある場合、時間遅延が生じ得る。たとえば、単純モデルでは、電圧および復元のための 1 対の微分方程式、すなわち、

【数 5】

$$\frac{dv}{dt} = (k(v - v_r)(v - v_r) - u + I) / C, \quad (3)$$

$$\frac{du}{dt} = a(b(v - v_r) - u). \quad (4)$$

【0051】

10

によってニューロン細胞体ダイナミクス (neuron soma dynamics) が判定され得る。ここで v は膜電位であり、 u は、膜復元変数であり、 k は、膜電位 v の時間スケールを記述するパラメータであり、 a は、復元変数 u の時間スケールを記述するパラメータであり、 b は、膜電位 v のしきい値下変動に対する復元変数 u の感度を記述するパラメータであり、 v_r は、膜静止電位であり、 I は、シナプス電流であり、 C は、膜のキャパシタンスである。このモデルによれば、ニューロンは $v > v_{peak}$ のときにスパイクすると定義される。

【0052】

Hunzinger Coldモデル

[0070] Hunzinger Coldニューロンモデルは、豊かな様々な神経挙動を再生し得る最小二重レジームスパイク線形動的モデルである。モデルの1次元または2次元の線形ダイナミクスは2つのレジームを有することができ、時間定数（および結合）はレジームに依存し得る。しきい値下レジームでは、時間定数は、慣例により負であり、一般に生物学的に一貫した線形方式で静止状態に細胞を戻す役目を果たすリーキーチャネルダイナミクスを表す。しきい値上レジームにおける時間定数は、慣例により正であり、一般にスパイク生成のレイテンシを生じさせる一方でスパイク状態に細胞を駆り立てる反リーキーチャネルダイナミクスを反映する。

20

【0053】

[0071] 図4に示すように、モデルのダイナミクスは2つの（またはそれよりも多くの）レジームに分割され得る。これらのレジームは、負レジーム402（リーキー積分発火 (LIF) ニューロンモデルと混同されないように互換的にLIFレジームとも呼ばれる）および正レジーム404（反リーキー積分発火 (ALIF) ニューロンモデルと混同されないように互換的にALIFレジームとも呼ばれる）と呼ばれ得る。負レジーム402では、状態は将来の事象の時点における静止 (v_r) の傾向がある。この負レジームでは、モデルは一般に、時間的入力検出特性と他のしきい値下挙動とを示す。正レジーム404では、状態はスパイク事象 (v_s) の傾向がある。この正レジームでは、モデルは、後続の入力事象に応じてスパイクにレイテンシを生じさせるなどの計算特性を示す。事象の点からのダイナミクスの公式化およびこれら2つのレジームへのダイナミクスの分離は、モデルの基本的特性である。

30

【0054】

[0072] 線形二重レジーム2次元ダイナミクス（状態 v および u の場合）は、慣例により次のように定義され得る。

40

【数 6】

$$\tau_\rho \frac{dv}{dt} = v + q_\rho \quad (5)$$

$$-\tau_u \frac{du}{dt} = u + r \quad (6)$$

50

【 0 0 5 5 】

ここで q および r は、結合のための線形変換変数である。

【 0 0 5 6 】

[0073] シンボル は、ダイナミクスレジームを示すためにここで使用され、特定のレジームの関係を論述または表現するときに、それぞれ負レジームおよび正レジームについて符号「 - 」または「 + 」にシンボル を置き換える慣例がある。

【 0 0 5 7 】

[0074] モデル状態は、膜電位（電圧） v および復元電流 u によって定義される。基本形態では、レジームは基本的にモデル状態によって決定される。正確で一般的な定義の微妙だが重要な側面があるが、差し当たり、モデルが、電圧 v がしきい値（ v_+ ）を上回る場合に正レジーム 4 0 4 にあり、そうでない場合に負レジーム 4 0 2 にあると考える。

10

【 0 0 5 8 】

[0075] レジーム依存時間定数は、負レジーム時間定数である τ_- と正レジーム時間定数である τ_+ とを含む。復元電流時間定数 τ_u は通常、レジームから独立している。便宜上、 τ_u と同様に、指数および τ_+ が一般に正となる正レジームの場合に、電圧発展（voltage evolution）に関する同じ表現が使用され得るように、減衰を反映するために負の量として負レジーム時間定数 τ_- が一般に指定される。

【 0 0 5 9 】

[0076] 2 つの状態要素のダイナミクスは、事象において、ヌルクラインから状態をオフセットする変換によって結合され得、ここで変換変数は、

20

【 数 7 】

$$q_\rho = -\tau_\rho \beta u - v_\rho \quad (7)$$

$$r = \delta(v + \varepsilon) \quad (8)$$

【 0 0 6 0 】

であり、 β 、 ε 、 τ_ρ および v_- 、 v_+ はパラメータである。 v_- のための 2 つの値は、2 つのレジームのための参照電圧のベースである。パラメータ v_- は、負レジームのためのベース電圧であり、膜電位は一般に、負レジームにおいて v_- に減衰することになる。パラメータ v_+ は、正レジームのためのベース電圧であり、膜電位は一般に、正レジームにおいて v_+ から離れる傾向となる。

30

【 0 0 6 1 】

[0077] v および u のためのヌルクラインは、それぞれ変換変数 q および r の負によって与えられる。パラメータ β は、 u ヌルクラインの傾きを制御するスケール係数である。パラメータ τ_ρ は通常、 $-v_-$ に等しく設定される。パラメータ ε は、両方のレジームにおいて v ヌルクラインの傾きを制御する抵抗値である。時間定数パラメータは、指数関数的減衰だけでなく、各レジームにおいて別個にヌルクラインの傾きを制御する。

40

【 0 0 6 2 】

[0078] モデルは、電圧 v が値 v_s に達したときにスパイクするように定義される。続いて、状態は通常、（技術的に、スパイク事象と同じ 1 つのものであり得る）リセット事象でリセットされる。

【数 8】

$$v = \hat{v}_- \quad (9)$$

$$u = u + \Delta u \quad (10)$$

【0063】

ここで、

10

【数 9】

$$\hat{v}_-$$

【0064】

および u はパラメータである。リセット電圧

【数 10】

$$\hat{v}_-$$

20

【0065】

は通常、 v_- にセットされる。

【0066】

[0079] 瞬時結合の原理によって、状態について（また、単一の指数項による）だけではなく、特定の状態に到達するために必要とされる時間についても、クローズ式解が可能である。クローズ形式状態解は、次のとおりである。

【数 11】

$$v(t + \Delta t) = (v(t) + q_\rho) e^{\frac{\Delta t}{\tau_\rho}} - q_\rho \quad (11)$$

30

$$u(t + \Delta t) = (u(t) + r) e^{\frac{\Delta t}{\tau_u}} - r \quad (12)$$

【0067】

[0080] したがって、モデル状態は、入力（シナプス前スパイク）または出力（シナプス後スパイク）などの事象に伴ってのみ更新され得る。また、演算が（入力があるか、出力があるかを問わず）任意の特定の時間の実行され得る。

【0068】

40

[0081] その上、瞬時結合原理によって、反復的技法または数値解法（たとえば、オイラ-数値解法）なしに、特定の状態に到達する時間が事前に決定され得るように、シナプス後スパイクの時間が予想され得る。前の電圧状態 v_0 を踏まえ、電圧状態 v_f に到達するまでの時間遅延は、次の式によって与えられる。

【数 12】

$$\Delta t = \tau_\rho \log \frac{v_f + q_\rho}{v_0 + q_\rho} \quad (13)$$

50

【 0 0 6 9 】

[0082]スパイクが、電圧状態 v が v_s に到達する時間に生じると定義される場合、電圧が所与の状態 v にある時間から測定されたスパイクが生じるまでの時間量、または相対的遅延に関するクロズド式解は、次のとおりである。

【 数 1 3 】

$$\Delta t_s = \begin{cases} \tau_+ \log \frac{v_s + q_+}{v + q_+}, & v > \hat{v}_+ \text{である場合} \\ \infty & \text{そうでない場合} \end{cases} \quad (14)$$

10

【 0 0 7 0 】

ここで、

【 数 1 4 】

$$\hat{v}_+$$

【 0 0 7 1 】

は通常、パラメータ v_+ にセットされるが、他の変形も可能であり得る。

【 0 0 7 2 】

20

[0083]モデルダイナミクスの上記の定義は、モデルが正レジームにあるか、それとも負レジームにあるかに依存する。上述のように、結合およびレジームは、事象に伴って計算され得る。状態の伝搬のために、レジームおよび結合（変換）変数は、最後の（前の）事象の時間における状態に基づいて定義され得る。続いてスパイク出力時間を予想するために、レジームおよび結合変数は、次の（最新の）事象の時間における状態に基づいて定義され得る。

【 0 0 7 3 】

[0084]C o l dモデルの、適時にシミュレーション、エミュレーションまたはモデルを実行するいくつかの可能な実装形態がある。これは、たとえば、事象更新モード、ステップ事象更新モード、およびステップ更新モードを含む。事象更新は、（特定の瞬間における）事象または「事象更新」に基づいて状態が更新される更新である。ステップ更新は、間隔（たとえば、1 m s）をおいてモデルが更新される更新である。これは必ずしも、反復的技法または数値解法を必要とするとは限らない。また、事象がステップもしくはステップ間で生じる場合または「ステップ事象」更新によってモデルを更新するのみにによって、ステップベースのシミュレータにおいて限られた時間分解能で事象ベースの実装形態が可能である。

30

【 0 0 7 4 】

ニューラルコーディング

[0085]図 1 の人工ニューロン 1 0 2、1 0 6 から構成されるニューラルネットワークモデルなどの有用なニューラルネットワークモデルは、一致コーディング、時間コーディングまたはレートコーディングなど、様々な好適なニューラルコーディング方式のうちのいずれかを介して情報を符号化することができる。一致コーディングでは、情報は、ニューロン集団の活動電位（スパイク活動）の一致（または時間的近接度）で符号化される。時間コーディングでは、ニューロンは、絶対時間であるか相対時間であるかを問わず、活動電位（すなわち、スパイク）の正確なタイミングを通して情報を符号化する。したがって、情報は、ニューロン集団の間でスパイクの相対的タイミングで符号化され得る。対照的に、レートコーディングは、発火レートまたは集団発火レートでニューラル情報をコーディングすることを伴う。

40

【 0 0 7 5 】

[0086]ニューロンモデルは、時間コーディングを実行し得る場合、（レートは単に、タ

50

イミングまたはスパイク間の間隔の関数であるので)レートコーディングも実行し得る。時間コーディングを行うために、良いニューロンモデルは2つの要素を有する必要がある。すなわち、(1)入力到着時間は出力時間に影響を与え、(2)一致検出は狭い時間ウィンドウを有し得る。時間パターンの要素を適切に遅延させることによって、要素はタイミング一致に組み込まれ得るので、結合遅延は、一致検出を時間パターン復号に拡大するための1つの手段を提供する。

【0076】

到着時間

[0087]良いニューロンモデルでは、入力の到着の時間は、出力の時間に影響を与えるはずである。シナプス入力は、ディラックのデルタ関数であるか、成形シナプス後電位(PSP:shaped post-synaptic potential)であるかを問わず、興奮性(EPP)であるか、抑制性(IPSP)であるかを問わず、到着時間(たとえば、デルタ関数またはステップもしくは他の入力関数の開始もしくはピークの時間)を有し、これは入力時間と呼ばれ得る。ニューロン出力(すなわち、スパイク)は、(細胞体、軸索に沿ったポイント、または軸索の端部など、どこで測定される場合でも)発生の時間を有し、これは出力時間と呼ばれ得る。出力時間は、スパイクのピークの時間、スパイクの開始の時間、または出力波形に係する任意の他の時間であり得る。支配的原理は、出力時間が入力時間に依存することである。

10

【0077】

[0088]一見したところ、すべてのニューロンモデルがこの原理に従うと思われるかもしれないが、これは一般には当てはまらない。たとえば、レートベースのモデルは、この特徴を有しない。多くのスパイクングモデルも、一般には適合しない。リーキー積分発火(LIF)モデルは、(しきい値を越えて)追加の入力がある場合にさらに速く発火することはない。その上、非常に高いタイミング分解能でモデル化された場合に適合する可能性があるモデルは多くの場合、タイミング分解能がたとえば1msのステップに限定されているときに適合しない。

20

【0078】

入力

[0089]ニューロンモデルへの入力はディラックのデルタ関数、たとえば電流としての入力または伝導性ベースの入力を含み得る。後者の場合、ニューロン状態への寄与は連続的または状況依存的であり得る。

30

【0079】

例示的な区分的線形ニューロンモデル化

[0090]ニューロンのダイナミクスのための数学的モデルは、数十年にわたって模索され、研究されている。様々なニューロンモデルが提案されており、複雑性およびモデルと生物学的な対応物との合致の精度は異なる。基本的に、すべてのニューロンモデルは、実に様々なイオンチャネルの相互作用に起因する細胞膜電圧の非線形挙動を捕捉することを試み、共通の開始点、すなわち、1950年代のHodgkin-Huxleyの画期的な成果によって提供された数学的記述を有する。

40

【0080】

[0091]長年にわたって、神経科学者は、主に、2次元ニューロンモデルに収斂しており、これは、神経科学者がモデル化を求める生物学的細胞の測定済み挙動を再現する能力と2次元ニューロンモデルが分析されシミュレートされる場合の容易さおよび速度との間の良好なトレードオフを提供するとみられる。最も一般的な2次元モデルは、1対の微分方程式を介してすべて公式化されており、以下で説明する。

【0081】

[0092]しかしながら、従来型のニューロンモデル実装形態は柔軟性に欠ける。通常、人工ニューロンに関するニューロンモデルの実装形態は、たとえば、特定のニューロンモデルを事前に選択することに基づく。この手法の難点は、まったく異なるニューロンモデルや、若干変更されたニューロンモデルでさえ実装するのが難しいことである。

50

【 0 0 8 2 】

[0093]本開示のいくつかの態様は、上述したように細胞膜電圧の非線形挙動を捕捉することを試みる非線形関数 $F(v)$ を別にすれば、様々な動的ニューロンモデルのための微分方程式が等しいと考えられ得る事実を利用する。この実現により、1つの手法は、区分的線形近似をもたらすためにニューロンのダイナミクスをモデル化するために使用される微分方程式において非線形関数を有限量子化間隔で線形化することを含む。そのような手法の利点は、比較的容易に、任意のニューロンモデルが分析されシミュレートされ得る場合の一般的な数学的枠組みにより、連続時間または離散時間のいずれかにおけるダイナミクスに対する解を導出する能力を含む。これらの解は、本開示のいくつかの態様のための異なるニューロンモデルの実装形態がパラメータの単純な置換を伴い得るように、所与のニューロンモデルに各量子化間隔に対応するパラメータを提供する。

10

【 0 0 8 3 】

[0094]本開示のいくつかの態様は、この区分的線形化手法を、シナプス電流を含む関数に適用する。このより一般化された手法は、とりわけ変数の中でも、時間変動シナプス伝導性の関数であるシステム行列につながる。本開示はまず、得られる区分的線形時間変動システムに対するいくつかの近似解を調べる。次に、本開示は、所与の時間間隔における定数によって時間変動伝導性を近似することによって前の時間変動システムから取得された区分的線形時間不変 (LTI) システムを調べる。このより正確な手法は、シナプス電流を含む関数を有しており、量子化プロセスによってカバーされる大きい動的レンジを有するシステム行列に、したがって、様々な事前計算された行列を記憶する比較的大きいメモリ需要につながる。この手法の利点は、元の非線形時間変動システムの真のダイナミクスのより正確な近似である。動的レンジの一部分で関連行列を記憶するのではなく計算することによってメモリ需要を緩和する手法についても提示する。

20

【 0 0 8 4 】

[0095]本開示のいくつかの態様は、任意の1次元、2次元またはより高い次元のニューロンモデルをサポートする共通のアーキテクチャを実現する手段を提供する。このフレキシブルなアーキテクチャにより、様々な好適なニューロンモデルのいずれかが必要に応じて実行され、置換され得る。たとえば、ニューロンモデルは、Izhikevichの単純モデル、指数関数積分発火 (EIF) モデル、FitzHugh-Nagumoモデル、クオートモデル、または上述した、参照により本明細書に組み込まれる「Dynamical Event Neuron and Synapse Models for Learning Spiking Neural Networks」と題する、2012年5月30日出願された米国特許出願第13/483,811号 [代理人整理番号122024]におけるHunzinger Coldモデルのうちの少なくとも1つを含み得る。そのようなニューロンモデルは、本明細書で説明する区分的線形近似を使用して実装され得る。

30

【 0 0 8 5 】

序論

[0096]微分方程式モデル化ニューロンダイナミクスの説明で始める。説明は2次元ニューロンモデルに焦点を当てるが、手法はより高い次元のモデルに拡張されてよく、1次元モデルに適用されてもよい。

40

【 数 1 5 】

$$C \frac{d}{dt} v = F(v) - u + I \quad (15)$$

$$\frac{d}{dt} u = a(b \cdot (v - v_r) - u) \quad (16)$$

50

【 0 0 8 6 】

[0097]上記の式は、人工ニューロンのダイナミクスを定性的に記述している（表記上単純にするために、変数の時間依存性は省略されている）。これらの式は、Hodgkin-Huxleyの4次元モデルを、変数 v および u によって表される2次元に単純化した結果である。変数 v は、ニューロン膜電圧およびナトリウム活性化の挙動を捕捉する一方、 u は、カリウム活性化およびナトリウム不活性化のより緩慢な挙動を捕捉しようと試みる「適応」または「復元」変数を表し、その結果、Hodgkin-Huxleyモデルの4つの変数を2つに減らしている。式(15)における変数 I は、入力電流を表す。より一般的な2次元モデルは、

【 数 1 6 】

10

$$C \frac{d}{dt} v = F(v, u) + I$$

$$\frac{d}{dt} u = G(v, u)$$

【 0 0 8 7 】

の形態であってよく、ここで、両方の微分方程式は非線形項を含み得る。ここで、式(15)および(16)によって記述されるモデルなどのモデルに焦点が当てられるが、全体を通して展開される同じ方法が上記の記述にも適用され得る。

20

【 0 0 8 8 】

[0098]基本的に、文献で示唆されている最も普及しているニューロンモデルは、式(15)における関数 $F(v)$ の選択によって異なる。いくつかの例は、(単純モデルとも呼ばれる)Izhikevichによって示唆される2次関数を含む：

【 数 1 7 】

$$F(v) = k(v - v_r)(v - v_t) \quad (17)$$

30

【 0 0 8 9 】

BretteおよびGerstnerによる、線形プラス指数関数：

【 数 1 8 】

$$F(v) = g_L \cdot \Delta \cdot e^{\frac{v - v_t}{\Delta}} + g_L \cdot (E_L - v) \quad (18)$$

【 0 0 9 0 】

FitzHugh-Nagumoモデルを表す線形プラス3次関数：

【 数 1 9 】

40

$$F(v) = v - \frac{1}{3} v^3 \quad (19)$$

【 0 0 9 1 】

TouboulおよびGerstnerによる、クオートモデルと呼ばれる線形プラスクオート項

【数 2 0】

$$F(v) = 2a \cdot v + v^4 \quad (20)$$

【0092】

そして最後に、以下のように定義される、「真性伝導性」モデルと呼ばれ得るもの

【数 2 1】

$$F(v) = G(v) \cdot v + p(v) \quad (21)$$

10

【0093】

ここで $G(v)$ は、(伝導性の単位による) 区分的定数関数であり、 $p(v)$ も、(電流の単位による) 区分的定数関数である。真性伝導性モデルの最も単純な形態は、上述した Hunzinger Cold モデルの場合のように、ただ 2 つの間隔で $G(v)$ および $p(v)$ が区分的定数であるときに取得され、 $F(v)$ が以下の形態となる：

【数 2 2】

$$F(v) = \begin{cases} \frac{C}{\tau_-}(v - v_r), & v \leq v_t \text{ である場合} \Rightarrow G(v) = \frac{C}{\tau_-} \text{ および } p(v) = -\frac{C}{\tau_-} v_r \\ \frac{C}{\tau_+}(v - v_t), & v > v_t \text{ である場合} \Rightarrow G(v) = \frac{C}{\tau_+} \text{ および } p(v) = -\frac{C}{\tau_+} v_t \end{cases} \quad (22)$$

20

【0094】

[0099] FitzHugh - Nagumo モデルを除き、上記のモデルはすべて、2 次元ハイブリッドモデルと呼ばれ、その理由は、式 (15) および (16) によって与えられる記述に加えて、リセット条件が与えられることである。たとえば、これらはそのようなモデルで提供され、その理由は、電圧しきい値を越えると、変数 v が無限に拡大すること

30

【数 2 3】

$$v > v_{\text{peak}} \text{ である場合、その後 } v \rightarrow v_r \text{ および } u \rightarrow u + d \quad (23)$$

【0095】

[0100] 言い換えれば、電圧 v がスパイクしきい値 v_{peak} を越える (または、いくつかの態様では、電圧が v_{peak} を越えることになる) の決定が下される) とき、電圧は静止値 v_r にリセットされ、復元変数 u は、現在値プラス定数 d に等しい値にリセットされる。いくつかの態様では、 u は、 $u + d$ の代わりに、所定の定数値 (u_{reset}) にリセットされ得る。いくつかの態様によれば、リセット条件は、制御信号のアクティブ化または受信に応答して生じ得る。ハイブリッドモデルにおけるリセット条件は、2 次元動的システムの可能な挙動を豊かにする。

40

【0096】

[0101] 最も一般的には、入力電流 $I(t)$ は、シナプス電流 $I_{\text{SYN}}(t)$ と一般電流 $I_{x_t}(t)$ との組合せによってモデル化される。シナプス電流は以下の式となる。

【数 2 4】

$$I_{\text{SYN}}(t) = \sum_i g_i(t) \cdot [E_i - v(t)] \quad (24)$$

【0 0 9 7】

[0102]式(24)では、 $g_i(t)$ は、特定のチャンネル(i 番目のチャンネル)に関する時間依存型伝導性を示し、 E_i は、そのチャンネルに関する逆転電位を示している。上記の形態のシナプス電流は、実質的に線形の電流電圧関係を説明するのに十分であるが、場合によっては(たとえば、N-メチル-D-アスパラギン酸(NMDA)チャンネル)、伝導性はシナプス後膜電圧の関数でもある。この場合、式(24)は、より複雑な形態、すなわち、

10

【数 2 5】

$$I_{\text{NMDA}}(t) = g_{\text{NMDA}}(t) \cdot h(v) [E_{\text{NMDA}} - v(t)] \quad (25)$$

【0 0 9 8】

となり、関数 $h(v)$ は、シナプス後電圧に対する依存性を捕捉する。関数 $h(v)$ は、

20

【数 2 6】

$$h(v) \equiv 1 / (1 + \beta e^{-\alpha v}) \quad (26)$$

【0 0 9 9】

としてモデル化され、パラメータ α および β は、たとえば以下の値となる。 $\alpha = 0.062$ および $\beta = 1/3.57$ 。

【0 1 0 0】

[0103]したがって、最も一般的には、最大 L 個の異なるシナプスチャンネルが次のようにモデル化され得る。

30

【数 2 7】

$$I_{\text{SYN}}(t) = \sum_{i=1}^L g_i(t) h_i(v(t)) (E_i - v(t)) \quad (27)$$

【0 1 0 1】

ここで、

【数 2 8】

$$h_i(v(t)) = \frac{1}{1 + \beta_i e^{-\alpha v(t)}} \quad \text{ここで} \quad \begin{cases} \beta_i = \beta & , i = \text{NMDA} \text{ である場合} \\ \beta_i = 0 & \text{そうでない場合} \end{cases} \quad (28)$$

40

【0 1 0 2】

[0104]さらに、時間依存型伝導性 $g_i(t)$ は、単純な指数関数、アルファ関数によって、または指数差関数(difference-of-exponentials function)によってモデル化され得る。 (t) がヘビサイドの階段関数である、時間定数 τ による単純な減衰指数の場合、以下を有する。

【数 2 9】

$$g_i(t) = g_i e^{-\frac{t}{\tau_i}} \theta(t) \quad (29)$$

【0 1 0 3】

アルファ関数の場合、以下を有する。

【数 3 0】

$$g_i(t) = g_i \frac{t}{\tau_i} e^{-\frac{t}{\tau_i}} \theta(t) \quad (30)$$

10

【0 1 0 4】

指数差関数の場合、異なる増大時間定数および減衰時間定数を指数が有しており、以下を有する。

【数 3 1】

$$g_i(t) = \bar{g}_i \left(e^{-\frac{t}{\tau_{\text{decay}}}} - e^{-\frac{t}{\tau_{\text{rise}}}} \right) \theta(t) \quad (31)$$

20

【0 1 0 5】

[0105] 定数

【数 3 2】

$$\bar{g}_i$$

【0 1 0 6】

は、次のようにピークが g_i に等しくなるような正規化係数を含む。

【数 3 3】

30

$$\bar{g}_i = \frac{g_i}{e^{-\frac{t_{\text{peak}}}{\tau_{\text{decay}}}} - e^{-\frac{t_{\text{peak}}}{\tau_{\text{rise}}}}} \quad (32)$$

ここで、

$$t_{\text{peak}} = \frac{\tau_{\text{decay}} \cdot \tau_{\text{rise}}}{\tau_{\text{decay}} - \tau_{\text{rise}}} \cdot \ln \left(\frac{\tau_{\text{decay}}}{\tau_{\text{rise}}} \right) \quad (33)$$

【0 1 0 7】

40

[0106] 次のセクションでは、動的システムの解に対する近似が探究される。システムは非線形であるので、正確な解を見つけることはできない。したがって、(例 1 の場合のように) 「正確な」解に言及したり、「正確な」解と比較したりするとき、意図されているのは、数値的に取得された解(たとえば、ルンゲ=クッタ)であるが、精度は高い。

【0 1 0 8】

公式化および微分

[0107] 微分に進む前に、いくつかの定義および表記の慣例を紹介する。以後、太字の大文字は行列を示し、太字の小文字はベクトルを示す。2次元状態ベクトル \mathbf{x} は次のように定義され得る。

【数 3 4】

$$\mathbf{x} \equiv \begin{bmatrix} v \\ u \end{bmatrix} \quad (34)$$

【0 1 0 9】

[0108] 第 1 の状態変数は膜電圧 v であり、第 2 の状態変数は復元変数 u である。式 (15) および (16) はここでは、最も一般的な場合に関して次のように明示的に書き直される。

【数 3 5】

10

$$C \frac{d}{dt} v(t) = F(v(t)) - u(t) + \sum_{i=1}^L g_i(t) h_i(v(t)) (E_i - v(t)) + I_{\text{ext}}(t) \quad (35)$$

$$\frac{d}{dt} u(t) = abv(t) - au(t) - abv_r \quad (36)$$

【0 1 1 0】

[0109] したがって、最も一般的な場合には、図 7 の 7 0 2 に示すように、非線形時間変動 (NLTV) 2 次元動的システムを扱っている。以下では、そのようなシステムは、最初に 7 0 6 において区分的線形時間変動 (pLTV) システムによって近似され、その後さらに次のうちのいずれかとして近似される。(1) 7 1 0 における時間間隔依存型である定数係数による区分的線形時間不変システム (pLTI) または (2) 7 1 4 における時間間隔独立型である定数係数による pLTI。

20

【0 1 1 1】

区分的線形時間変動システム

[0110] まず、時間軸 $t \in [0, \dots]$ は、任意の重複しない時間間隔、すなわち次のように分割される。

【数 3 6】

30

$$\{t \in [T_n, T_{n+1}], n = 0, 1, 2, 3, \dots\} \quad (37)$$

【0 1 1 2】

[0111] 各時間間隔 (たとえば、 n 番目の間隔) 内では、間隔の最初に (たとえば、時間 $t = T_n$ に) 人工ニューロンの状態からパラメータが取得される線形時間変動 (LTV) システムによってニューロン挙動が近似される。そのような近似を作るために、まず

【数 3 7】

40

$$\Gamma(v, t) \equiv \frac{1}{C} \left\{ F(v(t)) + \sum_{i=1}^L g_i(t) h_i(v(t)) (E_i - v(t)) + I_{\text{ext}}(t) \right\} \quad (38)$$

【0 1 1 3】

を定義し、式 (35) および (36) のシステムは次のようになる。

【数 3 8】

$$\frac{d}{dt}v(t) = \Gamma(v, t) + a_{12}u(t) \quad (39)$$

$$\frac{d}{dt}u(t) = a_{21}v(t) + a_{22}u(t) + b_2 \quad (40)$$

【0 1 1 4】

[0112]次に、関数 (v, t) は、間隔 $t \in [T_n, T_{n+1}]$ で近似的なアフィン線形式により近似される。近似の係数は、時間 T_n における電圧の関数である。明確なときの表記を簡単にするために、

【数 3 9】

$$v(T_n) \leftrightarrow v_n$$

【0 1 1 5】

を示し、その結果、次のようになる。

【数 4 0】

$$\Gamma(v, t) \cong a_{11}[v_n, t]v(t) + b_1[v_n, t] \quad (41)$$

【0 1 1 6】

[0113]そのような近似のいくつかの例は、テイラー展開方法、平均傾斜方法、1次線形補間方法、および L_p 近似誤差を最小化する最適線形補間方法を含む。テイラー展開方法の場合、次のとおりである。

【数 4 1】

$$\begin{aligned} \Gamma(v, t) &\cong \Gamma(v(T_n), t) + \left. \frac{\partial \Gamma(v, t)}{\partial v} \right|_{v(T_n)} (v(t) - v(T_n)) \\ a_{11}[v_n, t] &\equiv \left. \frac{\partial \Gamma(v, t)}{\partial v} \right|_{v_n} \text{ および} \\ b_1[v_n, t] &\equiv \Gamma(v_n, t) - a_{11}[v_n, t]v_n \end{aligned} \quad (41a)$$

【0 1 1 7】

[0114]平均傾斜方法における所与の電圧ステップ v_n では、平均傾斜は次のように計算される。

10

20

30

40

【数 4 2】

$$a_{11}[v(T_n), t] \equiv \frac{\Gamma(v(T_n) + \Delta v_n, t) - \Gamma(v(T_n), t)}{\Delta v_n} \text{ および} \quad (41b)$$

$$b_1[v_n, t] \equiv \Gamma(v_n, t) - a_{11}[v_n, t]v_n$$

【0 1 1 8】

10

[0115] 1 次線形補間方法では、電圧軸は間隔 $v \in [V_k, V_{k+1}]$ 、 $k = 0, 1, 2, \dots$ に区分され、ここで $V_k = v(T_n) = V_{k+1}$ である。その場合、以下のとおりとなる。

【数 4 3】

$$a_{11}[v(T_n), t] \equiv \frac{\Gamma(V_{k+1}, t) - \Gamma(V_k, t)}{V_{k+1} - V_k} \text{ および} \quad (41c)$$

$$b_1[v_n, t] \equiv \Gamma(v_n, t) - a_{11}[v_n, t]v_n$$

20

【0 1 1 9】

[0116] L_p 近似誤差を最小化する最適線形補間方法では、電圧軸は、前述のように間隔 $v \in [V_k, V_{k+1}]$ 、 $k = 0, 1, 2, \dots$ に区分される。ただし、線形近似

【数 4 4】

$$\hat{\Gamma}(v, t) = a_{11}[v_n, t]v(t) + b_1[v_n, t]$$

【0 1 2 0】

30

は、 L_p ノルムに基づく元の関数に対する線形近似誤差を最小化するように設計される。間隔 $v \in [V_k, V_{k+1}]$ での近似誤差は、次のように定義され得る。

【数 4 5】

$$\varepsilon_{p,n,t}(a_{11}[v_n, t], b_1[v_n, t]) = \left[\int_{V_k}^{V_{k+1}} |\Gamma(v, t) - \hat{\Gamma}(v, t)|^p dv \right]^{\frac{1}{p}}$$

ここで

$$\hat{\Gamma}(v, t) = a_{11}[v_n, t]v(t) + b_1[v_n, t]$$

40

【0 1 2 1】

[0117] 式 (41) に基づいて、式 (39) および (40) によって記述される LTV システムは次のように表現され得る。

【数 4 6】

$$\frac{d}{dt}v(t) = a_{11}[v_n, t]v(t) + a_{12}u(t) + b_1[v_n, t] \quad (42)$$

$$\frac{d}{dt}u(t) = a_{21}v(t) + a_{22}u(t) + b_2 \quad (43)$$

10

【0 1 2 2】

[0118]よりコンパクトには、行列方程式

【数 4 7】

$$\dot{\mathbf{x}}(t) = \mathbf{A}(v_n, t)\mathbf{x}(t) + \mathbf{b}(v_n, t) \quad (44)$$

$$\dot{\mathbf{x}}(t) = \begin{bmatrix} a_{11}[v_n, t] & a_{12} \\ a_{21} & a_{22} \end{bmatrix} \mathbf{x}(t) + \begin{bmatrix} b_1[v_n, t] \\ b_2 \end{bmatrix} \quad (45)$$

20

【0 1 2 3】

を有し、ここで $a_{12} = -1/C$ 、 $a_{21} = ab$ 、 $a_{22} = -a$ 、および $b_2 = -abv_r$ である。

【0 1 2 4】

[0119]上記の LTV システムの解は、 $t \in [T_n, T_{n+1}]$ の場合、次のように表され得る。

【数 4 8】

$$\mathbf{x}(t) = \Phi(t, T_n)\mathbf{x}(T_n) + \int_{T_n}^t \Phi(t, \tau)\mathbf{b}(v_n, \tau) d\tau \quad (46)$$

30

【0 1 2 5】

ここで、遷移行列 (t, T_n) は Peano - Baker 式、すなわち以下の式によって与えられる。

【数 4 9】

$$\begin{aligned} \Phi(t, T_n) = & \mathbf{I} + \int_{T_n}^t \mathbf{A}(v_n, t_0) dt_0 + \int_{T_n}^t \mathbf{A}(v_n, t_0) \left[\int_{T_n}^{t_0} \mathbf{A}(v_n, t_1) dt_1 \right] dt_0 + \\ & \int_{T_n}^t \mathbf{A}(v_n, t_0) \left[\int_{T_n}^{t_0} \mathbf{A}(v_n, t_1) \left[\int_{T_n}^{t_1} \mathbf{A}(v_n, t_2) dt_2 \right] dt_1 \right] dt_0 + \dots \end{aligned} \quad (47)$$

40

【0 1 2 6】

[0120]場合によっては、式(47)において与えられる級数は単純になる。たとえば、

(i) $\mathbf{A}(v_n, t)$ は、一定であり、 \mathbf{A}_n に等しい。その場合、 (t, T_n) は、よく知られている行列指数形式、すなわち以下のようになる。

【数 5 0】

$$\Phi(t, T_n) = e^{A_n(t-T_n)}$$

【0 1 2 7】

ここで、行列 A の行列指数は以下のように定義される。

【数 5 1】

$$e^A = I + A + \frac{A^2}{2!} + \frac{A^3}{3!} + \dots$$

10

【0 1 2 8】

(i i) より一般的な場合は、 $A(v_n, t)$ および

【数 5 2】

$$\int_{T_n}^t A(v_n, \tau) d\tau$$

【0 1 2 9】

が、いかなる t でも交換可能なときである。その場合、以下のとおりとなる。

20

【数 5 3】

$$\Phi(t, T_n) = \exp \left[\int_{T_n}^t A(v_n, \tau) d\tau \right]$$

【0 1 3 0】

以下の条件のいずれかは、上記の交換可能特性が満たされることを保証する。(a) $A(v_n, t)$ は一定である、(b) $A(v_n, t) = a(t)M$ であり、ここで $a(t)$ はスカラー関数であり、 M は定数行列である、または (c) $A(v_n, t) = a_i(t)M_i$ であり、ここで $a_i(t)$ はスカラー関数であり、 $M_i M_j = M_j M_i$ は、いかなる i, j でも交換可能な定数行列である。

30

【0 1 3 1】

(i i i) いくらかより一般的な場合は、すべての $t \in [T_n, T_{n+1}]$ について、行列 $A(v_n, t)$ が 2 つの成分の合計として表され得るときである。

【数 5 4】

$$A(v_n, t) = A_k(v_n, \tau, t_c) (t - t_c)^k + A_{k+s}(v_n, \tau, t_c) \left[\frac{(t - t_c)^{k+1} - (\tau - t_c)^{k+1}}{k+1} \right]^s$$

40

【0 1 3 2】

ここでは、いくつかの整数 $k \geq 0$ および $s \geq 1$ 、いくつかの固定時刻 $t_c \in [T_n, T_{n+1}]$ 、ならびにいくつかの固定行列 $A_k(v_n, \tau, t_c)$ および $A_{k+s}(v_n, \tau, t_c)$ である。時刻および行列は、それらが時間パラメータ $t \in [T_n, T_{n+1}]$ から独立しているという意味で「固定」である。おそらく、最も有用な例は、 $k = 0$ および $s = 1$ または 2 のときである。いずれの場合も、上記の式の第 2 項（すなわち、行列 $A_{k+s}(v_n, \tau, t_c)$ を伴う項）がすべての $t \in [T_n, T_{n+1}]$ について第 1 の項よりもはるかに小さい場合、行列 $A(t, T_n)$ が以下の無限数級によって近似され得ることになる。

【数 5 5】

$$\Phi(t, T_n) = \exp \left[A_k(v_n, \tau, t_c) \frac{(t-t_c)^{k+1} - (\tau-t_c)^{k+1}}{k+1} \right] + \sum_{m=0}^{\infty} A_k^m(v_n, \tau, t_c) A_{k+s}(v_n, \tau, t_c) G_{m,k,s}(A_k(v_n, \tau, t_c), (t-t_c), (\tau-t_c))$$

10

【0 1 3 3】

ここで複素変数 z ならびに実数値パラメータ t および τ の関数 $G_{m,k,s}(z, t, \tau)$ が定義される。関数 $G_{m,k,s}(z, t, \tau)$ は $z = 0$ で解析的であり、以下によって与えられる。

【数 5 6】

$$G_{m,k,s}(z, t, \tau) \equiv \left\langle \frac{\partial^{k+s}}{\partial z^{k+s}} \left(z^{-(m+1)} \exp \left[z \frac{t^{k+1} - \tau^{k+1}}{k+1} \right] \right) \right\rangle$$

20

【0 1 3 4】

ここで表記 $\langle f(z) \rangle$ は、 $f(z)$ の解析成分を示す。上式では、解析成分は、指数項をそのべき級数表現に置き換え、積と微分とを計算し、次いで z の負の累乗に関連する項を除外することによって得られる。

【0 1 3 5】

[0121] 時間変動行列 $A(v_n, t)$ のすべての他の場合では、式 (47) の遷移行列に対する近似が発見され得、次いで、式 (46) に対する近似解が取得され得る。

【0 1 3 6】

区分的線形時間不変システム

[0122] さらに単純化は、式 (44) によって記述される線形時間変動 (LTV) システムを線形時間不変 (LTI) システムに変換することによって達成され得る。そうするために、係数 $a_{11}[v_n, t]$ は、間隔 $t \in [T_n, T_{n+1}]$ で一定に維持される。この結果は、いくつかの方法で達成され得るが、それらのうちのいくつかについて以下で説明する。上述のアフィン線形近似の各々について、定数係数は次のように定義され得る。

【数 5 7】

$$a_{11}[v_n, t] \equiv a_{11}[v_n, T_n]$$

40

【0 1 3 7】

ここでは、任意の間隔 $t \in [T_n, T_{n+1}]$ である。

【0 1 3 8】

[0123] 代替として、次の時間ステップ T_{n+1} の値が時間 $t = T_n$ において既知である場合、係数 $a_{11}[v_n, t]$ の平均値は次のように計算され得る。

【数 5 8】

$$a_{11}[v_n, t] \equiv \frac{1}{T_{n+1} - T_n} \int_{T_n}^{T_{n+1}} a_{11}[v_n, \tau] d\tau$$

【0 1 3 9】

ここでは、任意の間隔 $t \in [T_n, T_{n+1}]$ である。

【0 1 4 0】

[0124] テイラー展開方法に関する一例により明確になるよう、

10

【数 5 9】

$$a_{11}[v_n, T_n] \equiv \left. \frac{\partial \Gamma(v, T_n)}{\partial v} \right|_{v_n}$$

または

$$a_{11}[v_n, T_n] \equiv \frac{1}{T_{n+1} - T_n} \int_{T_n}^{T_{n+1}} \left. \frac{\partial \Gamma(v, t)}{\partial v} \right|_{v_n} dt$$

20

【0 1 4 1】

を使用することによって、L T I システムが得られる。

【0 1 4 2】

[0125] 同じ平均化手法が、上述の方法のうちのいずれかに適用され得る。L T I システムはここでは、以下の行列式によって記述される。

【数 6 0】

$$\dot{\mathbf{x}}(t) = \begin{bmatrix} a_{11}[v_n, T_n] & a_{12} \\ a_{21} & a_{22} \end{bmatrix} \mathbf{x}(t) + \begin{bmatrix} b_1[v_n, t] \\ b_2 \end{bmatrix} \quad (48)$$

30

【0 1 4 3】

[0126] 解は次のように表され得る。

【数 6 1】

$$\mathbf{x}(t) = \Phi(t, T_n) \mathbf{x}(T_n) + \int_{T_n}^t \Phi(T_n + t - \tau, T_n) \mathbf{b}(v_n, \tau) d\tau \quad (49)$$

【0 1 4 4】

40

遷移行列 (t, T_n) はここでは行列指数である。

【数 6 2】

$$\Phi(t, T_n) = e^{\mathbf{A}(v_n, T_n)(t - T_n)} \quad (50)$$

【0 1 4 5】

[0127] $T_n = n T$ (すなわち、長さ T の固定の、均一の時間間隔) の場合、式 (49) は以下の式になる。

【数 6 3】

$$\mathbf{x}(nT+T) = e^{A(v_n, nT)T} \mathbf{x}(nT) + \int_{nT}^{nT+T} e^{A(v_n, nT)(nT+T-\tau)} \mathbf{b}(v_n, \tau) d\tau \quad (51)$$

【0 1 4 6】

[0128] 要約すれば、最初の一般的モデルは、非線形時間変動 2 次元システムである。この非線形システムはまず、所与の時間間隔で非線形関数 (v, t) に線形近似を適用することによって、線形時間変動システムに変換された。時間変動システムはさらに、時間変動システム行列 $A(v_n, t)$ を取り、それを同じ所与の間隔で定数行列 A_n により近似することによって、線形時間不変 (LTI) システムに変換された。

解

[0129] 問題が公式化され、非線形関数に対するいくつかの可能なアフィン線形近似が提案されたので、ここでは、式 (49) および (51) ならびにそれらの実装形態によって与えられる間隔 $t \in [T_n, T_{n+1}]$ での LTI システムに対する解に焦点を当てる。さらに式 (49) の表記を単純化し、 $A(v_n, T_n) = A_n$ を示すと、

【数 6 4】

$$\mathbf{x}(t) = e^{A_n(t-T_n)} \mathbf{x}(T_n) + \int_{T_n}^t e^{A_n(t-\tau)} \mathbf{b}(v_n, \tau) d\tau \quad (52)$$

【0 1 4 7】

となり、行列 $A(v_n, T_n)$ およびベクトル $\mathbf{b}(v_n, t)$ は

【数 6 5】

$$A_n = \begin{bmatrix} a_{11}[v_n, T_n] & a_{12} \\ a_{21} & a_{22} \end{bmatrix}, \quad \mathbf{b}(v_n, t) = \begin{bmatrix} b_1[v_n, t] \\ b_2 \end{bmatrix}$$

【0 1 4 8】

によって与えられ、ここで係数 $a_{11}[v_n, T_n]$ および $b_1[v_n, t]$ は上述の方法のいずれかによって計算される。

【0 1 4 9】

[0130] 次に、テイラー展開方法に関する解が導出される (他の方法のいずれかに関する解が相応に続く)。この場合、以下を有する。

10

20

30

【数 6 6】

$$a_{11}[v_n, T_n] \equiv \frac{\partial \Gamma(v, T_n)}{\partial v} \Big|_{v_n} \quad \text{および} \quad b_1[v_n, t] \equiv \Gamma(v_n, t) - a_{11}[v_n, T_n]v_n \quad (53)$$

および

$$\Gamma(v_n, t) \equiv \frac{1}{C} \left\{ F(v_n) + \sum_{i=1}^L g_i(t) h_i(v_n) (E_i - v_n) + I_{\text{ext}}(t) \right\} \quad (54)$$

10

$$a_{11}[v_n, T_n] \equiv \frac{\partial \Gamma(v, T_n)}{\partial v} \Big|_{v_n} = \frac{1}{C} \frac{\partial F(v)}{\partial v} \Big|_{v_n} + \frac{1}{C} \sum_{i=1}^L g_i(T_n) \left[\frac{\partial h_i(v)}{\partial v} \Big|_{v_n} (E_i - v_n) - h_i(v_n) \right] \quad (55)$$

【0 1 5 0】

[0131] 表記を単純化すると、

【数 6 7】

20

$$a_{11}[v_n, T_n] = \frac{1}{C} F'(v_n) + \frac{1}{C} \sum_{i=1}^L g_i(T_n) [h'_i(v_n) (E_i - v_n) - h_i(v_n)] \quad (56)$$

【0 1 5 1】

となる。

【0 1 5 2】

[0132] 次のようにベクトル $\mathbf{b}(v_n, t)$ を表すのが好都合である。

【数 6 8】

30

$$\mathbf{b}(v_n, t) = \begin{bmatrix} b_1[v_n, t] \\ b_2 \end{bmatrix} = \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} + \begin{bmatrix} b_1(t) \\ 0 \end{bmatrix} + \begin{bmatrix} \frac{1}{C} I_{\text{ext}}(t) \\ 0 \end{bmatrix}$$

ここで

$$\begin{bmatrix} b_0 \\ b_2 \end{bmatrix} = \begin{bmatrix} \frac{1}{C} \{ F(v_n) - a_{11}[v_n, T_n]v_n \} \\ b_2 \end{bmatrix} \quad \text{および} \quad \begin{bmatrix} b_1(t) \\ 0 \end{bmatrix} = \begin{bmatrix} \frac{1}{C} \left\{ \sum_{i=1}^L g_i(t) h_i(v_n) (E_i - v_n) \right\} \\ 0 \end{bmatrix}$$

40

【0 1 5 3】

[0133] 次いで式 (52) が

【数 6 9】

$$\mathbf{x}(t) = e^{\mathbf{A}_n(t-T_n)} \mathbf{x}(T_n) + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} d\tau \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} \begin{bmatrix} b_1(\tau) \\ 0 \end{bmatrix} d\tau + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} \begin{bmatrix} \frac{1}{C} I_{\text{ext}}(\tau) \\ 0 \end{bmatrix} d\tau \quad (57)$$

50

【 0 1 5 4 】

として表され得る。

【 0 1 5 5 】

[0134]式 (5 7) の第 1 の積分は、クローズド式で解かれ得、それにより

【 数 7 0 】

$$\int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} d\tau \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} = \mathbf{A}_n^{-1} \left(e^{\mathbf{A}_n(t-T_n)} - \mathbf{I} \right) \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} \quad (58)$$

10

【 0 1 5 6 】

を取得し、ここで \mathbf{I} は 2×2 単位行列である。

【 0 1 5 7 】

[0135]ここで式 (5 2) は次のように表され得る。

【 数 7 1 】

$$\mathbf{x}(t) = e^{\mathbf{A}_n(t-T_n)} \mathbf{x}(T_n) + \mathbf{A}_n^{-1} \left(e^{\mathbf{A}_n(t-T_n)} - \mathbf{I} \right) \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} b_1(\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} \frac{1}{C} I_{\text{ext}}(\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (59)$$

20

【 0 1 5 8 】

[0136]外部電流は、式 (5 9) の最後の積分に関するクローズド式表現が取得できないようなものである場合、近似される必要があり得る。近似の一例は、ゼロホールド (zero - hold) 、すなわち以下のとおりである。

【 数 7 2 】

$$\int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} \frac{1}{C} I_{\text{ext}}(\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \equiv \frac{1}{C} I_{\text{ext}}(T_n) \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} = \frac{1}{C} I_{\text{ext}}(T_n) \mathbf{A}_n^{-1} \left(e^{\mathbf{A}_n(t-T_n)} - \mathbf{I} \right) \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (60)$$

30

【 0 1 5 9 】

[0137]この場合、任意の間隔 $t \in [T_n, T_{n+1}]$ に関するクローズド式解は以下の形となる。

【 数 7 3 】

$$\mathbf{x}(t) = e^{\mathbf{A}_n(t-T_n)} \mathbf{x}(T_n) + \mathbf{A}_n^{-1} \left(e^{\mathbf{A}_n(t-T_n)} - \mathbf{I} \right) \begin{bmatrix} b_0 + \frac{1}{C} I_{\text{ext}}(T_n) \\ b_2 \end{bmatrix} + \int_{T_n}^t e^{\mathbf{A}_n(t-\tau)} b_1(\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (61)$$

40

【 0 1 6 0 】

[0138]式 (6 1) における主要成分は行列指数

【数 7 4】

$$e^{A_n t}$$

【0 1 6 1】

であり、これは次のように表され得る。 λ_{n1} および λ_{n2} を、 2×2 行列 A_n の固有値とする。その場合、以下のとおりとなる。

【数 7 5】

$$e^{A_n t} = e^{\lambda_{n1} t} \mathbf{I} + \frac{e^{\lambda_{n1} t} - e^{\lambda_{n2} t}}{\lambda_{n1} - \lambda_{n2}} (A_n - \lambda_{n1} \mathbf{I}) \quad \lambda_{n1} \neq \lambda_{n2} \text{ に対して実数} \quad (62)$$

$$e^{A_n t} = e^{\lambda_{n1} t} \mathbf{I} + t e^{\lambda_{n1} t} (A_n - \lambda_{n1} \mathbf{I}) \quad \lambda_{n1} = \lambda_{n2} \text{ に対して実数} \quad (63)$$

$$e^{A_n t} = e^{\alpha t} \cos \beta t \mathbf{I} + \frac{e^{\alpha t} \sin \beta t}{\beta} (A_n - \alpha \mathbf{I}) \quad \lambda_{n1} = \lambda_{n2}^* = \alpha + i\beta \text{ に対して } \beta > 0 \quad (64)$$

10

20

【0 1 6 2】

ここで λ_{n1} および λ_{n2} は固有方程式 $\det(A_n - \lambda \mathbf{I}) = 0$ の解である。

【0 1 6 3】

[0139] 式 (62) ~ (64) は、行列指数のための明示的な表現を与える。代替として、多数の効率的な数値アルゴリズムが、行列指数の計算に利用可能である。したがって、いずれかの方法を通して時間 $t = T_{n+1}$ におけるシステムの状態を決定することが実行可能である。ただし、ハードウェア実装では、次に説明するような異なる手法を使用するのが有益であり得る。

【0 1 6 4】

[0140] まず、行列 A_n において、システムの発展に伴ってただ 1 つの係数 $a_{11}[v_n, T_n]$ が変化し、全体を通して残りの 3 つの係数は一定のままであることを注意されたい。係数は、たとえば、式 (56) によって与えられる。例示的な効率的な手順は次のようになる。(1) 各時間において第 1 の状態変数 (すなわち、膜電圧 v_n) を量子化し、有限数の値にステップし、(2) 関数

30

【数 7 6】

$$F'(v_n), h'_i(v_n), \text{ および } h_i(v_n)$$

【0 1 6 5】

の事前計算値によりルックアップテーブルをインデックス付けする。同様に、時刻も量子化され、 $g_i(T_n)$ の事前計算値がルックアップテーブルに記憶され得る。ここで、取り出された値が使用されて、式 (56) を介して $a_{11}[v_n, T_n]$ を評価し、結果を有限数の値 $Q(a_{11}[v_n, T_n])$ に量子化することができる。

40

【0 1 6 6】

[0141] 同様に、 T_n に関するいくつかの選択が事前選択され得、式 (62) に現れる行列の行列指数および逆行列が $Q(a_{11}[v_n, T_n])$ および T_n によって事前計算され、アドレス指定され得る。

【0 1 6 7】

適応および固定時間ステップ

[0142] 前のセクションでは、LTI システムの状態に関する式が、任意の時刻で導出さ

50

れた。以下では、時間ステップが適応的に選択される場合、および固定された所定のステップサイズ $T_n = T$ により時刻が均一である同期システムのより単純な場合についてより詳しく説明する。

【0168】

[0143]適応戦略は、複雑性と精度の両方の点で有益であり得る。たとえば、時間ステップは、状態がゆっくりと発展しているときには、より離れて（すなわち、より大きい T_n ）選択されてよく、それにより計算の速度が増す。対照的に、時間ステップは、たとえば、ニューロンモデルがスパイクング事象に近いときには、小さくされてよく、それによりスパイク時間の計算精度が増す。次に、時間ステップの選択に関する可能なアルゴリズムについて説明する。

10

【0169】

[0144]式(63)が示すように、システム発展の時間定数は、行列 A_n の固有値に反比例する。具体的には、固有値がゼロに近い場合、時間定数は大きく、システムはゆっくりと発展する。これに反して、固有値のうちの少なくとも1つが大きくなる（場合によっては正になる）場合、システムは非常に急速に発展する。上記タスクを遂行する時間ステップの選択に関する1つの例示的なアルゴリズムは、以下のとおりである。

【数77】

$$T_{n+1} = T + \min\left(\frac{\ln \mu_n}{\lambda_{n,\max}}, \Delta T_{\max}\right) \quad (65)$$

20

【0170】

[0145]式(65)では、 $\lambda_{n,\max}$ は、行列 A_n の（絶対値による）最大固有値を示す一方、 ΔT_{\max} および μ_n は設定可能パラメータである。これは、以下の関係の維持を確実にする。

【数78】

$$\lambda_{n,\max} \leq |a_{11}[v(T_n), T_n]| + |a_{22}|, \quad T_{n+1} - T_n \leq \Delta T_{\max} \quad (66)$$

30

【0171】

および、任意の間隔 $t \in [T_n, T_{n+1}]$ について

【数79】

$$\|x(t)\| \leq \mu_n \|x(T_n)\| \quad (67)$$

【0172】

[0146]次に、前のセクションの一般解が、サイズ T の固定された均一の時間ステップの重要な場合に特化される。式(61)で開始し、以下を取得する。

40

【数80】

$$x(nT+T) = e^{A_n T} x(nT) + A_n^{-1} \left(e^{A_n T} - I \right) \begin{bmatrix} b_0 + \frac{1}{C} I_{\text{ext}}(nT) \\ b_2 \end{bmatrix} + \int_0^T e^{A_n t} b_1 (nT+T-t) dt \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (68)$$

【0173】

例1: Izhikevich (単純) モデルのためのテイラー展開

50

[0147]この例では、式(68)は、単純モデルおよびテイラー展開方法に基づく線形化のために評価される。式をいくらか単純化するために、外部電流が存在しないと仮定される。

【0174】

[0148]まず、単純モデル、すなわち $F(v) = k(v - v_r)(v - v_t)$ のためのテイラー展開の係数は、式(56)から開始して導出される。

【数81】

$$\left. \frac{1}{C} \frac{\partial F(v)}{\partial v} \right|_{v_n} = \frac{2k}{C} v_n - \frac{k}{C} (v_r + v_t) \quad (69)$$

10

【0175】

という条件で、それは、以下を取得する。

【数82】

$$a_{11}[v_n, nT] = \frac{2k}{C} v_n - \frac{k}{C} (v_r + v_t) + \frac{1}{C} \sum_{i=1}^L g_i(nT) [h'_i(v_n)(E_i - v_n) - h_i(v_n)] \quad (70)$$

$$b_1[v_n, t] = \Gamma(v_n, t) - a_{11}[v_n, nT] v_n = \frac{1}{C} \left\{ k(v_n - v_r)(v_n - v_t) + \sum_{i=1}^L g_i(t) h_i(v_n)(E_i - v_n) \right\} - \left\{ \frac{2k}{C} v_n^2 - \frac{k}{C} (v_r + v_t) v_n + \frac{1}{C} \sum_{i=1}^L g_i(nT) [h'_i(v_n)(E_i - v_n) - h_i(v_n)] v_n \right\} \quad (71)$$

20

【0176】

[0149]非NMDSAシナプスチャネルの場合、式(70)および(71)は以下に単純化される。

【数83】

$$a_{11}[v_n, nT] = \frac{2k}{C} v_n - \frac{k}{C} (v_r + v_t) - \frac{1}{C} \sum_{i=1}^L g_i(nT) \quad (72)$$

$$b_1[v_n, nT] = \frac{1}{C} \left\{ -k v_n^2 + k v_r v_t + \sum_{i=1}^L g_i(nT) v_n \right\} + \frac{1}{C} \sum_{i=1}^L g_i(t) (E_i - v_n) \quad (73)$$

40

【0177】

[0150]以下を取ると、

【数84】

$$b_0 = \frac{1}{C} \left\{ -k v_n^2 + k v_r v_t + \sum_{i=1}^L g_i(nT) [h'_i(v_n)(E_i - v_n) - h_i(v_n)] v_n \right\}$$

【0178】

式(68)はここで以下の式になる。

50

【数 8 5】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}_n T} \mathbf{x}(nT) + \mathbf{A}_n^{-1} (e^{\mathbf{A}_n T} - \mathbf{I}) \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} + \sum_{i=1}^L [h_i(v_n)(E_i - v_n)] \int_0^T e^{\mathbf{A}_n \tau} g_i(nT+T-\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (74)$$

ここで

$$\mathbf{A}_n = \begin{bmatrix} \frac{2k}{C} v_n - \frac{k}{C} (v_r + v_t) + \frac{1}{C} \sum_{i=1}^L g_i(nT) [h'_i(v_n)(E_i - v_n) - h_i(v_n)] & -\frac{1}{C} \\ ab & -a \end{bmatrix} \quad 10$$

$$\begin{bmatrix} b_0 \\ b_2 \end{bmatrix} = \begin{bmatrix} \frac{1}{C} \left\{ -kv_n^2 + kv_r v_t + \sum_{i=1}^L g_i(nT) [h'_i(v_n)(E_i - v_n) - h_i(v_n)] v_n \right\} \\ -abv_r \end{bmatrix}$$

【0 1 7 9】

[0151] もう一度、非 N M D A シナプス電流の場合、式 (7 4) は、以下のように単純化 20
される、

【数 8 6】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}_n T} \mathbf{x}(nT) + \mathbf{A}_n^{-1} (e^{\mathbf{A}_n T} - \mathbf{I}) \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} + \sum_{i=1}^L E_i \int_0^T e^{\mathbf{A}_n \tau} g_i(nT+T-\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (75)$$

ここで

$$\mathbf{A}_n = \begin{bmatrix} \frac{2k}{C} v_n - \frac{k}{C} (v_r + v_t) - \frac{1}{C} \sum_{i=1}^L g_i(nT) & -\frac{1}{C} \\ ab & -a \end{bmatrix} \quad 30$$

$$\begin{bmatrix} b_0 \\ b_2 \end{bmatrix} = \begin{bmatrix} \frac{1}{C} \left\{ -kv_n^2 + kv_r v_t + \sum_{i=1}^L g_i(nT) v_n \right\} \\ -abv_r \end{bmatrix}$$

【0 1 8 0】

40

[0152] さらに、式 (7 4) および (7 5) における積分は、クローズド式で解かれ得る。
たとえば、

【数 8 7】

$$g_i(t) = g_i e^{-t/\tau_i} \theta(t)$$

である場合、その結果

$$\int_0^T e^{A_n \tau} g_i(nT + T - \tau) d\tau = g_i(nT + T) (e^{A_n} + \tau_i^{-1} \mathbf{I})^{-1} (e^{(A_n + \tau_i^{-1} \mathbf{I})T} - \mathbf{I}) \quad (76)$$

10

【0 1 8 1】

[0153] この例を完成させるために、パラメータ $k = 0.7$ 、 $C = 100$ 、 $a = 0.03$ 、 $b = -2$ 、 $v_r = -60 \text{ mV}$ 、および $v_i = -40 \text{ mV}$ を有する緩慢な興奮性ニューロンモデルならびにパラメータ $\tau_{\text{AMPA}} = 5 \text{ ms}$ 、 $E_{\text{AMPA}} = 0 \text{ mV}$ 、および $g_{\text{AMPA}} = 5$ を有する単一の指数 AMPA チャネルについて、 $T = 1 \text{ ms}$ で式 (75) の正確性がテストされる。それぞれ図 5 A および図 5 B の膜電位プロット 500 および復元電流プロット 520 に示すように、式 (75) に基づく線形化は、非線形時間変動モデルに基づくプロットを正確に追跡する。

【0 1 8 2】

例 2 : Hunzinger Cold モデルのしきい値下ダイナミクス

20

[0154] Hunzinger Cold モデルとして知られている単純な真性伝導性モデルのしきい値下ダイナミクスを調べる目的で別の例が作成されている。この例では、シナプス電流なしおよび衝撃外部電流の単純だが興味深い場合が仮定されている。

【0 1 8 3】

[0155] Hunzinger Cold モデル (上の式 (22) 参照) では、膜電圧がしきい値未満であるとき、行列 A_n は一定であり、 A_- に等しい。

【数 8 8】

$$A_- \equiv \begin{bmatrix} -1/\tau_- & -1/C \\ ab & -a \end{bmatrix}$$

30

【0 1 8 4】

[0156] 第 1 の状態変数が膜電圧から参照電圧を差し引いたものと定義される場合、微分はさらに単純化され得る。そのような定義により、すべての定数項はゼロに等しく、式 (61) は以下に単純化される。

【数 8 9】

$$\mathbf{x}(t) = e^{A_-(t-T_n)} \mathbf{x}(T_n) + \frac{1}{C} \int_{T_n}^t e^{A_-(t-\tau)} I_{\text{ext}}(\tau) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (77)$$

40

【0 1 8 5】

[0157] さらに、外部電流が、振幅 I を有する時間 T_n におけるディラックのデルタ関数である、すなわち、 $I_{\text{ext}}(t) = I \delta(t - T_n)$ であると仮定される場合、

【数 9 0】

$$\mathbf{x}(t) = e^{\mathbf{A}_-(t-T_n)} \left(\mathbf{x}(T_n) + \frac{1}{C} \begin{bmatrix} 1 \\ 0 \end{bmatrix} \right) \quad (78)$$

【0 1 8 6】

[0158] 衝撃入力₁が、初期条件と同じ効果をシステムに与えることに留意されたい。固有値が実数値であり₁₂である場合、式(62)が式(78)に代入されて、 $v < v_t$ の場合の以下の連続時間解が取得され得る。

10

【数 9 1】

$$\mathbf{x}(t) = \left[e^{\lambda_1(t-T_n)} \mathbf{I} + \frac{e^{\lambda_1(t-T_n)} - e^{\lambda_2(t-T_n)}}{\lambda_1 - \lambda_2} (\mathbf{A}_- - \lambda_1 \mathbf{I}) \right] \left(\mathbf{x}(T_n) + \frac{I}{C} \begin{bmatrix} 1 \\ 0 \end{bmatrix} \right) \quad (79)$$

【0 1 8 7】

[0159] 新しい行列

20

【数 9 2】

$$\overline{\mathbf{A}}_- = \frac{(\mathbf{A}_- - \lambda_1 \mathbf{I})}{\lambda_1 - \lambda_2}$$

【0 1 8 8】

を定義し、

【数 9 3】

30

$$\mathbf{x}(T_n) + \frac{I}{C} \begin{bmatrix} 1 \\ 0 \end{bmatrix} = \begin{bmatrix} v_n \\ u_n \end{bmatrix}$$

【0 1 8 9】

を示すことによって、式(72)は次のように書かれ得る。

【数 9 4】

$$\mathbf{x}(t) = \left[e^{\lambda_1(t-T_n)} (\mathbf{I} + \overline{\mathbf{A}}_-) - e^{\lambda_2(t-T_n)} \overline{\mathbf{A}}_- \right] \begin{bmatrix} v_n \\ u_n \end{bmatrix} \quad (80)$$

40

【0 1 9 0】

特に、 $T_n = 0$ の場合、以下を取得する。

【数 9 5】

$$\mathbf{x}(t) = \left[e^{\lambda_1 t} (\mathbf{I} + \overline{\mathbf{A}}_-) - e^{\lambda_2 t} \overline{\mathbf{A}}_- \right] \begin{bmatrix} v_0 + I/C \\ u_0 \end{bmatrix} \quad (81)$$

50

【 0 1 9 1 】

[0160] 図 6 A および図 6 B の膜電位プロット 6 0 0 および復元電流プロット 6 2 0 はそれぞれ、以下のパラメータ値の場合の式 (8 1) の時間発展を示している。 $\tau = 1.4 \text{ ms}$ 、 $C = 100$ 、 $a = 0.03$ 、 $b = -2$ 、 $I_{\text{ext}}(t) = 100(t)$ 、および $v_0 = u_0 = 0$ 。膜電圧および復元電流は、以下の関数によって与えられる。

【 数 9 6 】

$$v(t) - v_r = 0.8228e^{-0.0827t} + 0.1771e^{-0.0186t} \quad (82)$$

10

$$u(t) = 0.9351e^{-0.08277t} - 0.9351e^{-0.0186t} \quad (83)$$

【 0 1 9 2 】

[0161] 式 (8 0) の計算に関わる行列および固有値はアプリアリに知られているので、所与の時間分解能により 2 つの指数関数を事前計算し (たとえば、ルックアップテーブルに) 記憶することによって、システムの時間的経過は非常に容易に、かつ望ましい精度で計算され得る。代替として、指数関数の計算 (近似) のための高速アルゴリズムが用いられてよく、式 (8 0) はリアルタイムで計算され得る。

【 0 1 9 3 】

20

[0162] 上記の公式化は、事象発生時の状態ベクトルを計算することが重要である事象ベースの実装形態において特に関連性がある。たとえば、式 (8 0) および時間 T_{n+1} における事象の発生の場合、

【 数 9 7 】

$$T_{n+1}^-$$

【 0 1 9 4 】

を計算したいことがある。

【 0 1 9 5 】

30

$n = T_{n+1} - T_n$ により、以下を有する。

【 数 9 8 】

$$\mathbf{x}(T_{n+1}^-) = \left[e^{\lambda_1 \Delta_n} (\mathbf{I} + \overline{\mathbf{A}}_-) - e^{\lambda_2 \Delta_n} \overline{\mathbf{A}}_- \right] \begin{bmatrix} v_n \\ u_n \end{bmatrix} \quad (84)$$

【 0 1 9 6 】

[0163] 1 つの重要な事象はスパイク時間 (すなわち、上記のように人工ニューロンの膜電圧がピークしきい値を越える時間) である。人工ニューロンのためのモデルがスパイク時間に近いとき、固有値のうちの少なくとも 1 つは正であり、支配的である。したがって、電圧の式における支配的な項のみを保持することによって、良好な近似が達成され得る。言い換えれば、関数 $v(t)$ は式 (8 2) に示す形であるので、すなわち、以下のようになる。

40

【 数 9 9 】

$$v(t) = c_1 e^{\lambda_1 t} + c_2 e^{\lambda_2 t} \quad (85)$$

【 0 1 9 7 】

$v(t)$ は、その支配的な項によって近似されてよく、すなわち、以下のようになる。

50

【数 1 0 0】

$$v(t) \cong c_1 e^{\lambda_1 t} + c_2 \quad (86)$$

【0 1 9 8】

スパイク時間は、以下から容易に取得され得る。

【数 1 0 1】

$$t_{\text{spike}} \cong \frac{1}{\lambda_1} \ln((v_{\text{peak}} - c_2)/c_1) \quad (87)$$

10

【0 1 9 9】

追加の単純化

[0164]「解」と題するサブセクションの最後は、行列指数と逆行列とを事前計算するために、行列 A_n の第 1 の要素 $a_{11}[v_n, T_n]$ が、動的範囲をカバーする有限数の値に量子化されるべきことを述べている。前のサブセクションの微分から、特に例 1 からわかるように、係数 $a_{11}[v_n, T_n]$ は、 v_n および時間 T_n における伝導性の関数である。膜電圧の動的範囲はかなり限られているが、伝導性の動的範囲は非常に大きいことがある。したがって、この場合に、多数の事前計算された行列が記憶されなければならない可能性が非常に高くなり得る。次に、メモリ需要を減らすためにさらなる単純化が探究される。1 つの手法は、限られた範囲で所望の行列を事前計算して記憶し、その範囲を越える値のために所望の行列を近似する計算を実行する手法である。

20

【0 2 0 0】

[0165]たとえば、係数 $a_{11}[v_n, T_n]$ が、行列 A_n の他の 3 つの固定係数よりも（絶対値で）はるかに大きくなるとき、以下の近似が使用され得る。

【数 1 0 2】

$$\psi(A) \cong \frac{1}{(a_{11} - a_{22})^2 + a_{12}a_{21}} \begin{bmatrix} a_{11} - a_{22} & -a_{12} \\ a_{21} & a_{11} - a_{22} \end{bmatrix} \begin{bmatrix} \psi(\gamma_1) & 0 \\ 0 & \psi(\gamma_2) \end{bmatrix} \begin{bmatrix} a_{11} - a_{22} & a_{12} \\ -a_{21} & a_{11} - a_{22} \end{bmatrix}$$

$$\gamma_1 = a_{11} + \frac{a_{12}a_{21}}{a_{11} - a_{22}} \quad \text{および} \quad \gamma_2 = a_{22} - \frac{a_{12}a_{21}}{a_{11} - a_{22}} \quad (88)$$

30

【0 2 0 1】

ここでは、任意の複素数値関数 (\cdot) 、たとえば $(x) = e^x$ および $(x) = x^{-1}$ である。この手法により、メモリ需要および計算の複雑度はトレードオフとなり得る。

40

【0 2 0 2】

[0166]メモリ需要のさらなる低減は、いくつかの近似を介して達成され得る。たとえば、式 (38) によって定義されたものではなく、修正された関数

【数 1 0 3】

$$\Gamma(v, t) = \Gamma(v) \equiv \frac{1}{C} F(v(t))$$

【0 2 0 3】

にアフィン線形近似が適用され得る。さらに、シナプス電流は外部電流として扱われ得、

50

得られる積分は後退方形ルールによって近似され得る。この場合、行列指数と逆行列とを事前計算して記憶することに関係する動的範囲は、膜電圧のみの動的範囲であり、したがって、かなり小さい。トレードオフは、メモリ需要と解の正確性とのトレードオフである。

【 0 2 0 4 】

[0167]次に、上記の段落について、この追加の単純化に基づいて解を再導出することによって、より詳しく説明する。前述のように、式(35)および(36)で始めることができ、便宜上ここで繰り返す。

【 数 1 0 4 】

10

$$C \frac{d}{dt} v(t) = F(v(t)) - u(t) + \sum_{i=1}^L g_i(t) h_i(v(t)) (E_i - v(t)) + I_{\text{ext}}(t) \quad (89)$$

$$\frac{d}{dt} u(t) = abv(t) - au(t) - abv_r \quad (90)$$

【 0 2 0 5 】

[0168]ただし、ここでは、式(38)の関数は次のように変更される。

【 数 1 0 5 】

20

$$\Gamma(v, t) = \Gamma(v) \equiv \frac{1}{C} F(v(t)) \quad (91)$$

【 0 2 0 6 】

また、連立方程式は次のように再公式化される。

【 数 1 0 6 】

$$\frac{d}{dt} v(t) = \Gamma(v) + a_{12}u(t) + \frac{1}{C} \left\{ \sum_{i=1}^L g_i(t) h_i(v(t)) (E_i - v(t)) + I_{\text{ext}}(t) \right\} \quad (92)$$

30

$$\frac{d}{dt} u(t) = a_{21}v(t) + a_{22}u(t) + b_2 \quad (93)$$

【 0 2 0 7 】

[0169]システム行列 A_n はここでは以下の式に単純化される。

【 数 1 0 7 】

40

$$\mathbf{A}_n \equiv \begin{bmatrix} a_{11}[v_n] & a_{12} \\ a_{21} & a_{22} \end{bmatrix} \quad (94)$$

【 0 2 0 8 】

ベクトル $\mathbf{b}(v_n, t)$ はここで次のように定義される。

【数 1 0 8】

$$\mathbf{b}(v_n, t) = \begin{bmatrix} b_1[v_n, t] \\ b_2 \end{bmatrix} = \begin{bmatrix} \frac{1}{C} \left\{ \sum_{i=1}^L g_i(t) h_i(v_n) (E_i - v_n) + I_{\text{ext}}(t) \right\} \\ b_2 \end{bmatrix} \quad (95)$$

【0 2 0 9】

10

[0170] 上記の近似により、伝導性値に対するシステム行列（係数 a_{11} ）の依存性が回避され、その結果、行列指数を計算する際にカバーされるべき動的範囲を大幅に低減する。該当時間わたって定数値に膜電圧を保持することによって、シナプス電流は外部電流として扱われ得る。そして、固定時間ステップ実装形態では、解は以下ようになる。

【数 1 0 9】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}_n T} \mathbf{x}(nT) + \int_{nT}^{nT+T} e^{\mathbf{A}_n(nT+T-\tau)} \mathbf{b}(v_n, \tau) d\tau \quad (96)$$

20

【0 2 1 0】

[0171] 式（96）におけるベクトル積分の第1の成分は、

【数 1 1 0】

$$\int_{nT}^{nT+T} e^{\mathbf{A}_n(nT+T-\tau)} \frac{1}{C} \left\{ \sum_{i=1}^L g_i(\tau) h_i(v_n) (E_i - v_n) + I_{\text{ext}}(\tau) \right\} d\tau \quad (97)$$

30

【0 2 1 1】

であり、これは、関係するたいていの場合に解かれ得る。上記近似の最良の結果は、後退方形ルールを使用することによって、すなわち、式（97）において値 $v_n = v(nT+T)$ を使用することによって、取得されている。

【0 2 1 2】

例3：後退方形ルールによる近似

[0172] 説明および表記を単純化するために、この例は、シナプス電流が電圧依存型伝導性チャネル（たとえば、NMDAチャネル）を含まず、外部電流 $I_{\text{ext}}(t)$ がないと仮定する。微分は、長さTの固定ステップサイズで得られる。まず、式（68）が次のように単純化され得る。

40

【数 1 1 1】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}_n T} \mathbf{x}(nT) + \mathbf{q} + \frac{1}{C} \int_0^T e^{\mathbf{A}_n \tau} \sum_{i=1}^L g_i(nT+T-\tau) (E_i - v(nT+T)) d\tau \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (98)$$

【0 2 1 3】

50

ここで、ベクトル \mathbf{q} は定数項を含み、すなわち次のようになる。

【数 1 1 2】

$$\mathbf{q} = \mathbf{A}_n^{-1} \left(e^{\mathbf{A}_n T} - \mathbf{I} \right) \begin{bmatrix} b_0 \\ b_2 \end{bmatrix} \quad (99)$$

【 0 2 1 4 】

10

[0173] 表記の便宜上、以下のベクトルおよび行列も定義され得る。

【数 1 1 3】

$$\mathbf{b} \equiv \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad \mathbf{B} \equiv \begin{bmatrix} 1 & 0 \\ 0 & 0 \end{bmatrix} \quad (100)$$

【 0 2 1 5 】

20

その結果、式 (9 8) は次のように書き直され得る。

【数 1 1 4】

$$\begin{aligned} \mathbf{x}(nT+T) &= e^{\mathbf{A}_n T} \mathbf{x}(nT) + \frac{1}{C} \int_0^T e^{\mathbf{A}_n \tau} \sum_{i=1}^L g_i(nT+T-\tau) E_i d\tau \mathbf{b} - \\ &\quad \frac{1}{C} \int_0^T e^{\mathbf{A}_n \tau} \sum_{i=1}^L g_i(nT+T-\tau) d\tau \mathbf{B} \cdot \mathbf{x}(nT+T) + \mathbf{q} \end{aligned} \quad (101)$$

30

【 0 2 1 6 】

[0174] ここで、式 (2 9) に従って単純指数としてモデル化された $g_i(t)$ について解が導かれる。この場合、以下を有する。

【数 1 1 5】

$$\begin{aligned} \mathbf{x}(nT+T) &= e^{\mathbf{A}_n T} \mathbf{x}(nT) + \frac{1}{C} \sum_{i=1}^L g_i(nT) E_i \int_0^T e^{\mathbf{A}_n \tau} e^{-(T-\tau)/\tau_i} d\tau \cdot \mathbf{b} - \\ &\quad \frac{1}{C} \sum_{i=1}^L g_i(nT) \int_0^T e^{\mathbf{A}_n \tau} e^{-(T-\tau)/\tau_i} d\tau \mathbf{B} \cdot \mathbf{x}(nT+T) + \mathbf{q} \end{aligned} \quad (102)$$

40

【 0 2 1 7 】

[0175] 積分は容易に解かれ得、さらに

【数 1 1 6】

$$\mathbf{H}_i \equiv \int_0^T e^{\mathbf{A}\sigma} e^{\frac{\sigma-T}{\tau_i}} d\sigma = \begin{bmatrix} h_{11}^i & h_{12}^i \\ h_{21}^i & h_{22}^i \end{bmatrix}, \quad \mathbf{h}_i \equiv \mathbf{H}_i \cdot \mathbf{b} = \begin{bmatrix} h_{11}^i \\ h_{21}^i \end{bmatrix} \quad (103)$$

【0 2 1 8】

を定義する場合、式 (1 0 2) は次のように書かれ得る。

10

【数 1 1 7】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}T} \mathbf{x}(nT) + \sum_i \frac{E_i g_i(nT)}{C} \cdot \mathbf{h}_i - \sum_i \frac{g_i(nT)}{C} \cdot \mathbf{H}_i \cdot \mathbf{B} \cdot \mathbf{x}(nT+T) + \mathbf{q} \quad (104)$$

【0 2 1 9】

[0176] 左辺における時間 $nT + T$ での状態を含む項を集めると、以下のようになる。

20

【数 1 1 8】

$$\left[\mathbf{I} + \sum_i \frac{g_i(nT)}{C} \cdot \mathbf{H}_i \cdot \mathbf{B} \right] \cdot \mathbf{x}(nT+T) = e^{\mathbf{A}T} \mathbf{x}(nT) + \sum_i \frac{E_i g_i(nT)}{C} \cdot \mathbf{h}_i + \mathbf{q} \quad (105)$$

および最終的に

$$\cdot \mathbf{x}(nT+T) = \left[\mathbf{I} + \sum_i \frac{g_i(nT)}{C} \cdot \mathbf{H}_i \cdot \mathbf{B} \right]^{-1} \cdot \left\{ e^{\mathbf{A}T} \mathbf{x}(nT) + \sum_i \frac{E_i g_i(nT)}{C} \cdot \mathbf{h}_i + \mathbf{q} \right\} \quad (106)$$

30

【0 2 2 0】

[0177] 逆にされるべき行列は

【数 1 1 9】

$$\left[\mathbf{I} + \sum_i \frac{g_i(nT)}{C} \cdot \mathbf{H}_i \cdot \mathbf{B} \right] = \begin{bmatrix} 1 & 0 \\ 0 & 1 \end{bmatrix} + \sum_i \frac{g_i(nT)}{C} \cdot \begin{bmatrix} h_{11}^i & 0 \\ h_{21}^i & 0 \end{bmatrix} = \begin{bmatrix} 1 + \sum_i h_{11}^i \frac{g_i(nT)}{C} & 0 \\ \sum_i h_{21}^i \frac{g_i(nT)}{C} & 1 \end{bmatrix} \quad (107)$$

40

【0 2 2 1】

であり、その逆は、以下の通りであることに留意されたい。

【数 1 2 0】

$$\left[\mathbf{I} + \sum_i \frac{g_i(nT)}{C} \cdot \mathbf{H}_i \cdot \mathbf{B} \right]^{-1} = \frac{1}{\Delta} \begin{bmatrix} 1 & 0 \\ -\sum_i h_{21}^i \frac{g_i(nT)}{C} & \Delta \end{bmatrix}, \text{ここで } \Delta = 1 + \sum_i h_{11}^i \frac{g_i(nT)}{C} \quad (108)$$

【0 2 2 2】

[0178] 状態更新の計算は次のように進み得る（ここでは $e^{A^T} \cdot G$ ）。

10

I . 所望の量子化により事前計算し、すべての係数（ G 、 h_i 、および q ）を記憶する。

II . チャネルごとに、以下を計算する。

【数 1 2 1】

$$h_{11}^i g_i(nT)/C \quad \text{および} \quad h_{21}^i g_i(nT)/C$$

20

【0 2 2 3】

III . その合計と E_i によってスケーリングされた合計とを計算する。

【数 1 2 2】

$$\sum_i \frac{E_i h_{11}^i g_i(nT)}{C}, \sum_i \frac{h_{11}^i g_i(nT)}{C}, \sum_i \frac{E_i h_{21}^i g_i(nT)}{C}, \sum_i \frac{h_{21}^i g_i(nT)}{C}$$

30

【0 2 2 4】

IV . 式（105）の右辺を評価し、補助変数に格納する。すなわち、

【数 1 2 3】

$$\begin{bmatrix} g_{11} & g_{12} \\ g_{21} & g_{22} \end{bmatrix} \begin{bmatrix} v(nT) \\ u(nT) \end{bmatrix} + \begin{bmatrix} \sum_i \frac{E_i h_{11}^i g_i(nT)}{C} \\ \sum_i \frac{E_i h_{21}^i g_i(nT)}{C} \end{bmatrix} + \begin{bmatrix} q_1 \\ q_2 \end{bmatrix}$$

40

$$auxv = g_{11}v(nT) + g_{12}u(nT) + \sum_i \frac{E_i h_{11}^i g_i(nT)}{C} + q_1$$

$$auxu = g_{21}v(nT) + g_{22}u(nT) + \sum_i \frac{E_i h_{21}^i g_i(nT)}{C} + q_2$$

【0 2 2 5】

V . 逆行列による乗算を実行する。

50

【数 1 2 4】

$$v(nT+T) = \frac{auxv}{\Delta} = \frac{auxv}{1 + \sum_i \frac{h_{1i}^i g_i(nT)}{C}}$$

$$u(nT+T) = -\frac{auxv}{\Delta} \sum_i \frac{h_{2i}^i g_i(nT)}{C} + auxu = -v(nT+T) \sum_i \frac{h_{2i}^i g_i(nT)}{C} + auxu$$

10

【0 2 2 6】

[0179]二重指数を有するNMDAの場合、各指数が個別に扱われる可能性が非常に高くなり得ることに留意されたい。これは2つのベクトル、すなわち減衰指数項のベクトルおよび増大指数項のベクトルの事前計算および記憶につながる。

【0 2 2 7】

[0180]図21は、式(106)の実現を示すブロック図2100である。簡単のために、式(106)の第1の部分を表す行列反転ブロック2102は拡大されていない。現在の状態ベクトル $x(nT)$ から、状態ベクトルからの膜電位 $v(nT)$ が量子化ブロック2104で量子化されて、メモリインデックスを決定する。メモリインデックスは、膜電位の量子化間隔に対応するニューロンモデルの区分的線形近似のための所定のパラメータ（たとえば、係数）を選択するために使用され、メモリルックアップテーブル2106に記憶される。メモリインデックスに基づいて、指数行列 G_{2108} および上記の式(99)からの定義済みベクトル q_{2110} のための係数を含む、量子化間隔に関連するパラメータがロードされる。パラメータは、入力電流ベクトル h_{2112} およびN個のシナプス電流入力ベクトル h_{i2114} のための係数も含む。合計ブロック2116は、ベクトル h_{2112} に適用された入力電流 $I(nT)/C$ と、N個のシナプス電流入力ベクトル h_{i2114} に適用された逆転電位によってスケールされた伝導性値 $E_i g_i(nT)/C$ とを合計する。結果は、行列反転ブロック2102により式(106)に従って処理されて、更新済み状態ベクトル $x(nT+T)$ を生成する。遅延ブロック2118は、連続的にではなく適時に各ステップサイズ T で状態が更新されるように追加され得る。

20

30

【0 2 2 8】

[0181]式(101)における積分に対する他の近似が使用され得る。たとえば、正確な値を計算して h_i ベクトルに記憶するのではなく、 $g(t)$ に適用される台形規則が使用されてよく、それにより、近似の若干の悪化という犠牲を払って、 h_i ベクトルの記憶を回避し、メモリ需要をさらに低減する。

【0 2 2 9】

要約

[0182]上記のサブセクションでは、ニューロンモデルの区分的線形化に対する一般的手法について説明した。図7は、様々なステップと線形化方法とを要約している。702において非線形時間変動システムで開始し、704において間隔 $T_n = t - T_{n+1}$ で区分的線形化が実行されて、706において行列 $A(v_n, t)$ に関して区分的線形時間変動システムを生成することができる。708において、間隔 $T_n = t - T_{n+1}$ ごとに定数係数（すなわち、区分的定数関数）が使用され、次いで710において行列 $A(v_n, T_n)$ に関して区分的LTIシステムが形成される。この線形化が712において時間間隔から独立して実行される場合、714において行列 $A(v_n)$ に関して区分的LTIシステムが形成される。

40

【0 2 3 0】

例示的な状態空間領域依存型線形ニューロンモデル化

[0183]上述した本開示のいくつかの態様は主に、状態変数のうちの1つ（たとえば、膜

50

電位 v) に限定された 2 次元状態空間の区分をカバーする。上述のように、 (v, u) 状態空間は、単一の状態を使用して垂直ブロックに区分され、各ブロックは、電圧間隔を表しており、線形微分方程式の別個のセットに関連付けられる。

【 0 2 3 1 】

[0184] 後述のように、本開示のいくつかの態様はこの概念を拡張する。状態空間は、(垂直ブロックに限定されない) 異なる領域に区分され得、各領域は、線形微分方程式の別個のセットに関連付けられる。領域は、重複しないことがある。下記の説明は主に、2 状態 (または同等に 2 次元) モデルに焦点を当てており、これは、区分がそれぞれボリュームおよび多次元領域であり得る 3 つ以上の状態に 2 状態モデルが容易に拡張され得るという理解に基づく。

10

【 0 2 3 2 】

v の関数としての区分的線形公式化の検討

[0185] 2 次元区分的線形微分方程式は、 n 番目の対が以下によって定義される K 対の微分方程式からなるセットとして表され得る。

【 数 1 2 5 】

$$C \frac{d}{dt} v = m_k v + d_k - u + I, \quad v_k \leq v < v_{k+1} \quad (109)$$

$$\frac{d}{dt} u = abv - au - abv_r \quad (110)$$

20

【 0 2 3 3 】

ここで $k \in [1, K]$ および $F(v) = m_k v + d_k$ である。この手法では、電圧空間は K 個の別個の領域に区分され、 k 番目の領域は、 k 番目の対の微分方程式に関連付けられる。 K 個の領域の結合は、 (v, u) 値の空間をカバーする。図 8 は、 $K = 4$ の場合の区分を示しており、ここでは電圧空間は 4 つの領域、すなわち、 $v < v_1, v_1 \leq v < v_2, v_2 \leq v < v_3$ および $v_3 \leq v$ に分割される。 $K = 2$ の場合、これは *Hunzinger-Coll* ニューロンモデル ($v_k \leq v < v_{k+1}$ になるようにクローズド隔およびオープン間隔が切り替えられる) に縮小する。

30

【 0 2 3 4 】

一般化された公式化

[0186] 基本的な考えは、区分的線形概念を、 v に関してのみ定義された領域を越えて拡張する (すなわち、式 (1 0 9) のほか、式 (1 1 0) が間隔ごとに変化することを可能にする) ことである。これは、 (v, u) 空間で K 個の 2 次元領域 k を定義することによって達成され、ここで $k \in [1, K]$ であり、 K 個の領域の結合が (v, u) 値の空間全体をカバーし得る。さらに、 m_k および d_k に加えて、パラメータ a および b は、これらのパラメータが k の関数になるように領域ごとに別個であることが可能である。パラメータ C も、 C_k として領域ごとに別個のものにされてよいが、以下では領域ごとに固定されたままとされ、これは、 C が領域固有のものにされ得るという理解に基づく。これらの拡張は必ずしも、生物学的等価物を有するとは限らない。しかしながら、エンジニアリングおよび計算上の観点から、そのような拡張は、より豊かなニューロンモデルおよびより単純なプラットフォームの設計によるニューロンモデルの開発を可能にする。

40

【 0 2 3 5 】

[0187] 2 つの上述の拡張は以下をもたらす。

【数 1 2 6】

$$C \frac{d}{dt} v = m_k v + d_k - u + I, \quad (v, u) \in \Omega_k \quad (111)$$

$$\frac{d}{dt} u = a_k b_k v - a_k u - a_k b_k v_r, \quad (v, u) \in \Omega_k \quad (112)$$

【0 2 3 6】

10

[0188] 上式は次のように、上述の状態空間表記を使用して、よりコンパクトに表され得る。

【数 1 2 7】

$$\dot{\mathbf{x}} = \mathbf{A}_k \mathbf{x} + \mathbf{b} \left(\frac{I}{C} \right) + \mathbf{p}_k, \quad \mathbf{x} \in \Omega_k \quad (113)$$

ここで

$$\mathbf{x} \equiv \begin{bmatrix} v \\ u \end{bmatrix} \quad (114)$$

20

$$\mathbf{A}_k \equiv \begin{bmatrix} \frac{m_k}{C} & -\frac{1}{C} \\ a_k b_k & -a_k \end{bmatrix} \quad (115)$$

$$\mathbf{p}_k \equiv \begin{bmatrix} d_k / C \\ -a_k b_k v_r \end{bmatrix} \quad (116)$$

$$\mathbf{b} \equiv \begin{bmatrix} 1 \\ 0 \end{bmatrix} \quad (117)$$

30

【0 2 3 7】

[0189] 次に、M次元状態空間の領域依存型の場合および状態空間の解について説明する。

【0 2 3 8】

M次元状態空間の場合

[0190] M個の状態変数があるM次元の場合、状態空間式は以下の式になる。

【数 1 2 8】

$$\dot{\mathbf{x}} = \mathbf{A}_k \mathbf{x} + \mathbf{b} \left(\frac{I}{C} \right) + \mathbf{p}_k, \quad \mathbf{x} \in \Omega_k \quad (118)$$

ここで

$$\mathbf{x} \equiv \begin{bmatrix} x_1 \\ \vdots \\ x_M \end{bmatrix} \quad (119)$$

10

$$\mathbf{A}_k \equiv \begin{bmatrix} a_{11}^{(k)} & \dots & a_{1M}^{(k)} \\ \vdots & \ddots & \vdots \\ a_{M1}^{(k)} & \dots & a_{MM}^{(k)} \end{bmatrix} \quad (120)$$

$$\mathbf{p}_k \equiv \begin{bmatrix} d_1^{(k)} \\ \vdots \\ d_M^{(k)} \end{bmatrix} \quad (121)$$

$$\mathbf{b} \equiv \begin{bmatrix} 1 \\ 0 \\ \vdots \\ 0 \end{bmatrix} \quad (122)$$

20

【0 2 3 9】

領域依存型状態空間の解

[0191]連続時間ドメインおよび離散時間ドメインにおける式(1 1 3)の状態空間の解が提示される。それらの微分は、上述の手法と同じ手法を使用して必然的に生じる。連続時間の解は次のように表され得る。

30

【数 1 2 9】

$$\mathbf{x}(t) = e^{\mathbf{A}_k t} \mathbf{x}(0) + \int_0^t e^{\mathbf{A}_k(t-\tau)} \cdot \mathbf{b} \cdot I(\tau) / C d\tau + \mathbf{q}_k, \quad \mathbf{x}(0) \in \Omega_k \quad (123)$$

【0 2 4 0】

40

ここで $\mathbf{x}(0)$ は、 $\mathbf{x}(t)$ の初期値を表し、

【数 1 3 0】

$$\mathbf{q}_k \equiv \mathbf{A}_k^{-1} (e^{\mathbf{A}_k t} - \mathbf{I}) \cdot \mathbf{p}_k \quad (124)$$

【0 2 4 1】

および $e^{\mathbf{x}}$ は、行列 \mathbf{x} の行列指数を表す。

50

【 0 2 4 2 】

[0192] サンプリング期間を T とする、対応する離散時間の解は以下の式として表され得る。

【 数 1 3 1 】

$$\mathbf{x}(nT+T) = e^{\mathbf{A}_k T} \cdot \mathbf{x}(nT) + \mathbf{h}_k \cdot I(nT)/C + \mathbf{q}_k, \quad \mathbf{x}(nT) \in \Omega_k \quad (125)$$

ここで

$$\mathbf{h}_k \equiv \int_0^T e^{\mathbf{A}_k \tau} d\tau \mathbf{b} \quad (126a)$$

$$= \mathbf{A}_k^{-1} (e^{\mathbf{A}_k T} - \mathbf{I}) \quad (126b)$$

10

【 0 2 4 3 】

現在の状態空間ベクトル $\mathbf{x}(nT)$ は、領域 Ω_k と、

【 数 1 3 2 】

$$\{e^{\mathbf{A}_k T}, \mathbf{h}_k, \mathbf{q}_k\}$$

20

【 0 2 4 4 】

行列およびベクトルのどのセットを、式 (120) に従って $\mathbf{x}(nT+T)$ を計算するために使用するかとを識別する。

【 0 2 4 5 】

[0193] さらに、上述の非シナプス電流タイプおよびシナプス電流タイプに関する同じ解は容易に当てはまる。これは、線形時間変動 (LTV) 解を含む。これは、電圧依存領域 (垂直区分) を、これらのより一般的な状態空間領域に置き換えることを伴うことになる。

30

【 0 2 4 6 】

例示的な例

[0194] 図 9 は、3つの領域 (すなわち、 Ω_k 、ここで $k \in [1, 3]$) を有する例を示している。図 9 の3つの領域はすべて、方形領域である。

【 0 2 4 7 】

[0195] 図 10 は、4つの領域による、領域が方形である必要がない様相を示す例を示している。(v, u) が成長半径を伴って外向きに渦巻きを描く領域、(v, u) が (減衰も成長もなく) 円形に渦巻きを描く領域、(v, u) が減衰半径を伴って内向きに渦巻きを描く領域、および (v, u) が (Hunzinger Cold モデルの ALIF 領域に相当する) スパイクする傾向がある領域を Ω_1 、 Ω_2 、 Ω_3 、および Ω_4 が表すしきい値下振動ニューロンを生成するために、この特定の設計が使用され得る。この設計は以下により詳細に説明される。

40

【 0 2 4 8 】

[0196] 図 11 は、任意の形状を有する1つの領域 (たとえば、六角形、三角形、または星形の領域) が理論的に作成され得ることを示す、5つの領域を有するよりアカデミックな例を示している。

【 0 2 4 9 】

状態空間領域依存型線形ニューロンモデル化の実現

50

[0197] 現在、領域は
【数 1 3 3】

$$\Omega_k = \{(v, u) \mid v_k \leq v < v_{k+1}\}$$

【0 2 5 0】

によって定義され、ここで v_k および v_{k+1} は、電圧の左境界と右境界とを表す。そのため、各時間ステップにおいて、インデックス k は、現在の状態 ($v(nT)$, $u(nT)$) を取り、それを K 個の領域、 k [1, K] の各々に照らしてチェックすることによって決定される。インデックス k は、 k_F によって表されており、量子化間隔、最小可能電圧、および間隔数のほか、 v のみの関数を介して直接計算され得る。

10

【数 1 3 4】

$$k = \left\lfloor \frac{v(nT) - v_{\min, F}}{\Delta v_F} \right\rfloor + 1$$

【0 2 5 1】

[0198] いくつかの態様では、領域（またはその少なくとも一部分）は、若干重複することがある。この場合、 K 個の領域 (k [1, K]) のうちどれが現在の状態 ($v(nT)$, $u(nT)$) を含むかを識別する際にヒステリシスを使用され得る。

20

【0 2 5 2】

[0199] 一般化された領域の 2 つの例を以下で提供する。他の領域も開発され得る。

【0 2 5 3】

v と u の両方に依存する方形領域の場合

[0200] 一般化された方形領域の場合、 k 番目の領域は、

【数 1 3 5】

$$\Omega_k = \{(v, u) \mid v_k \leq v < v_{k+1}, u_k \leq u < u_{k+1}\}$$

30

【0 2 5 4】

によって定義されてよく、ここで v_k および v_{k+1} はそれぞれ、電圧の左境界および右境界を表し、ここで u_k および u_{k+1} はそれぞれ、復元変数の下位境界および上位境界を表す。そのため、各時間ステップにおいて、 K 個の領域 (k [1, K]) のうちどれが現在の状態 ($v(nT)$, $u(nT)$) を含むかを識別することによって、インデックス k が決定され得る。

【0 2 5 5】

40

楕円領域の場合

[0201] 説明を簡単にするために、各々が静止状態 (v_r , 0) を中心とする楕円領域のみを仮定する。その場合、 k 番目の領域は、

【数 1 3 6】

$$\Omega_k = \{(v, u) \mid \rho_k \leq \rho(v, u) < \rho_{k+1}\}$$

【0 2 5 6】

50

によって定義されてよく、ここで r_k は、 v 軸に沿った内側楕円境界までの「半径距離」であり、 R_k は、 v 軸に沿った外側楕円境界までの「半径距離」であり、「半径距離」は、

【数 1 3 7】

$$\rho(v, u) \equiv \sqrt{(v - v_r)^2 + (u/\beta)^2}$$

【0 2 5 7】

10

と定義されてよく、 β は、楕円に関連するパラメータである ($\beta = 1$ は同心領域につながる)。前述のように、各時間ステップにおいて、インデックス k は、現在の状態 ($v(nT)$, $u(nT)$) を取り、それを K 個の領域、 r_k 、 R_k [1, K] の各々に照らしてチェックすることによって決定される。

【0 2 5 8】

状態空間領域依存型線形ニューロンモデル化の利点

[0202] ニューロンモデル化のための状態空間のそのような一般化された区分は、ニューロンの合成をサポートし、体系的にそうするのを後押しすることができる。これの2つの例は、以下を実施する際のものである。(1) オンセット検出および事象カウント、ならびに(2) しきい値下振動挙動、後者については次のセクションで説明する。

20

【0 2 5 9】

[0203] オンセット検出および事象カウントのために、(2つの区分を有する) Hunzinger Cold モデルに基づく人工ニューロンが作られ得る。この人工ニューロンは、最初は静止しており、オンセット検出のためのスパイクを受信した場合に直ちに発火するように設計される。その後、ニューロンは、入来スパイクのカウントを開始し、一定数のスパイクの後に発火するように設計される。これはスパイクの到着に伴って自己反復を続ける。この設計の潜在的な難点は、ニューロンが均衡静止状態に達するまでに約 500 ms 要し得るので、スパイクの到着がなくなった後に生じる。これは、ニューロンがオンセット検出を実行し得るまでの時間があまりにも長いことがある。この設計における制約の一部は、ニューロンをむしろ LIF ニューロンとして挙動させることによって、静止状態までの時間を短縮することが、スパイクカウント能力にどのように影響を与えるかである。

30

【0 2 6 0】

[0204] 本開示のいくつかの態様によれば、モデル Hunzinger Cold デルにより2つの領域を区分することによって Izhikevich ニューロンモデルの LIF および ALIF の挙動が断ち切れ得る様相と類似して、区分を介して2つの挙動を分離することによって制約が除去され得る。オンセット検出を実行するためにニューロンをリセットする時間は、LIF 領域において約 0.3 のしきい値よりも上または下で U 状態変数が挙動する様相を認識することによって低減され得る。その値よりも下では、システムが静止状態に達するのに長い時間を要する。これは、改善されたオンセットおよび事象カウントニューロンを実現するために、図9の3つの領域の状態空間に示すように、 U ならびに V に関して状態空間を区分することによって円滑にされ得る。 $V < V_T$ である LIF 領域では、人工ニューロンは今や、 $U > U_0$ (すなわち、領域 γ_2) である場合に事象カウントのための積分発火 (IF) ニューロンとして挙動し、そうでない (すなわち、領域 γ_1) 場合に V_R に至る LIF ニューロンとして挙動する。状態が領域 γ_1 に入ると、システムは、より短い時間定数により望まれる速さで静止状態に移るように設計され得る。領域ごとに2対の微分方程式により、 U の関数として LIF 領域を2つの所望の領域 (IF の場合は γ_2 、LIF の場合は γ_1) に区分することによって、大幅な遅延は解消され得る。

40

【0 2 6 1】

状態空間領域依存型線形ニューロンモデルに基づく例示的なしきい値下振動ニューロン

50

設計

[0205]膜電位が静止電位から上向く（すなわち、人工ニューロンのスパイク「準備をする（prime）」）際のスパイクの可能性を高めるために、および下向く際の可能性を低下させるために、神経人工神経系においてしきい値下振動が使用され得る。前のセクションでは、状態変数のうちの1つ（たとえば、電圧）だけではなく、状態変数の組合せおよび領域（または関数）にも基づく2次元（または多次元）状態空間の区分を可能にすることによる区分的線形ニューロンモデル化の拡張について説明している。このセクションは、既存のしきい値下振動ニューロン設計の欠点を扱う。たとえば、既存のニューロンモデルは、3つの振動タイプ（たとえば、図12Aのグラフ1200に示す減衰振動、図12Bのグラフ1210に示す持続振動、または図12Cのグラフ1220に示す成長振動）のうちのせいぜい1つを示すしきい値下振動ニューロンの設計をサポートすることができ、これらのモデルは、3つのタイプのうちの2つ以上を示す人工ニューロンの設計を可能にすることができない。その上、既存のニューロンモデルは、特定の振動周波数によるしきい値下振動ニューロンの体系的設計、減衰振動のための減衰レート、成長振動のための成長レート、および/または持続振動のための大きさをサポートすることができない。

10

【0262】

[0206]したがって、必要とされるのは、振動の3つのタイプすべてを示し、所望の振動挙動の体系的実現をサポートすることが可能な改善されたニューロンモデルを有する人工ニューロンである。

20

【0263】

しきい値下振動可能ニューロンモデル間の比較

[0207]しきい値下振動を生成することができる4つの既存のニューロンモデル、すなわち、Izhikevich（単純）モデル、（上述のBretteおよびGerstnerの線形プラス指数関数である）適応型指数関数（AdEx: Adaptive Exponential）ニューロンモデル、クオートモデル、およびHunzinger Coldモデルがある。これらのニューロンモデルは、次の4つの方法で特徴付けされ得る。（1）モデルが3つの可能なしきい値下振動挙動（減衰振動、持続振動、または成長振動）のうちのどれを生成し得るか、（2）3つの挙動のうちのいくつが、単一のニューロンによって示され得るか、（3）所望の振動周波数によるニューロンを設計するのがどのくらい容易であるか、および（4）振動設計を微調整する（たとえば、持続振動の大きさを定義する、または減衰もしくは成長の複数のレートを定義する）のがどのくらい容易であるか。下の表は、第1の測定について各ニューロンモデルがどのようになるかを要約している（これらのニューロンモデルは場合により、3つの振動タイプのうちの1つからすべてをサポートし得る）。

30

【表1】

ニューロンモデル	減衰振動	持続振動	成長振動
Izhikevichモデル およびAdExモデル	Y		
クオートモデル	Y	Y	Y
Hunzinger Coldモデル	Y	Y	Y
状態空間領域依存型モデル	Y	Y	Y

40

50

【0264】

[0208]次の表は、残りの特徴付け測定について各ニューロンモデルがどのようなになるかを要約している。

【表2】

モデル	1つの タイプの 振動	2つの タイプの 振動	3つの タイプの 振動	体系的な 単純な 設計	微調整 能力
I z h i k e v i c h モデルおよび A d E xモデル	Y				
クオートモデル	Y				
H u n z i n g e r C o l dモデル	Y			Y	
状態空間領域依存型 モデル	Y	Y	Y	Y	Y

10

20

【0265】

[0209]（後述する状態空間領域依存型手法を除く）各ニューロンモデルは、単一の振動タイプのみを示すことが可能なニューロンを再生することができる。そして、H u n z i n g e r C o l dモデルのみは、その線形設計のために、目標を設計する体系的方法を提供することが可能である。ただし、（後述する状態空間領域依存型手法を除く）それらのいずれも、微調整の能力を提供しない。

【0266】

状態空間領域依存型線形ニューロンモデル化に基づくしきい値下振動

[0210]上の表に示すように、既存のニューロンモデルとは対照的に、本開示のいくつかの態様は、以下が可能である。（1）しきい値下レジームにおいて3つの振動タイプのすべてまたは任意のサブセットを示し得る人工ニューロンを生成する、（2）H u n z i n g e r C o l dモデルのように体系的に設計されるだけでなく、設計の微調整のサポートもする。

【0267】

設計

[0211]3つの振動タイプすべてを示すことが、上述の状態空間領域依存型手法を使用することによって実現され得る。たとえば、4つの領域の2次元ニューロンモデルが、図10に示すように定義され得る。

【0268】

[0212]以下が成り立つように、線形微分方程式のセットに各状態空間領域 k が関連付けられる。

30

40

【数 1 3 8】

$$C \frac{d}{dt} v = m_k v + d_k - u + I, \quad (v, u) \in \Omega_k \quad (127)$$

$$\frac{d}{dt} u = a_k b_k v - a_k u - a_k b_k v_r, \quad (v, u) \in \Omega_k \quad (128)$$

10

【0 2 6 9】

または、状態空間ベクトル表記では、

【数 1 3 9】

$$\dot{\mathbf{x}} = \mathbf{A}_k \mathbf{x} + \mathbf{b} \left(\frac{I}{C} \right) + \mathbf{p}_k, \quad \mathbf{x} \in \Omega_k \quad (129)$$

および

$$\mathbf{A}_k \equiv \begin{bmatrix} \frac{m_k}{C} & -\frac{1}{C} \\ a_k b_k & -a_k \end{bmatrix} \quad (130)$$

20

$$\mathbf{p}_k \equiv \begin{bmatrix} d_k / C \\ -a_k b_k v_r \end{bmatrix} \quad (131)$$

【0 2 7 0】

30

領域 Ω_1 (円に見えるが、一般には楕円である)、 Ω_2 (同じく一般には楕円)、 Ω_3 および Ω_4 はそれぞれ、成長振動、持続振動、減衰振動および A L I F 挙動を再生するように設計され得る。

【0 2 7 1】

[0213]いくつかの態様によれば、状態空間は、3つ以上の次元によって定義され得る。この場合、以下の代替形式が代わりに使用され得る。

【数 1 4 0】

$$\mathbf{A}_k \equiv \begin{bmatrix} a_{11}^{(k)} & \dots & a_{1M}^{(k)} \\ \vdots & \ddots & \vdots \\ a_{M1}^{(k)} & \dots & a_{MM}^{(k)} \end{bmatrix} \quad (132)$$

40

$$\mathbf{p}_k \equiv \begin{bmatrix} d_1^{(k)} \\ \vdots \\ d_M^{(k)} \end{bmatrix} \quad (133)$$

50

【 0 2 7 2 】

[0214] 持続振動が望まれる場合、 $v(nT + T)$ がうっかり持続振動領域をバイパスし得るシナリオを処理するための時間ステップ型手法の場合に、ある程度の厚さが保証され得る。

【 0 2 7 3 】

リセット変更

[0215] 上記のように、リセット機構は、 u を $u + d$ にリセットすることを伴うことがあり、これは結局、たとえば、スパイク事象の後または制御信号のアクティブ化後に u を増分する。いくつかの態様では、 $u + d$ 値が、ニューロンを直ちにスパイクさせること、または最初から持続振動に入らせることができるほど大きくないようにするために、 u を目標定数に（すなわち、 $u + d$ 以外に）リセットするオプションを有するのが望ましいことがある。このようにして、設計者は、状態空間のどこでニューロンがリセットするかを管理する。

10

【 0 2 7 4 】

状態空間領域を定義

[0216] 一般に、持続振動における (v, u) トレースは、長軸および短軸が v, u のデカルト軸と整合しないことがある楕円の形となり得る（すなわち、楕円は傾きを有し得る）。解は、以下の形となり得る。

【 数 1 4 1 】

20

$$v(t) = A_c^{(v)} \cos(\omega t) + A_s^{(v)} \sin(\omega t) \quad (134a)$$

$$u(t) = A_c^{(u)} \cos(\omega t) + A_s^{(u)} \sin(\omega t) \quad (134b)$$

【 0 2 7 5 】

ここで4つの係数は、（インデックス k が除外されている） A における行列要素および初期条件 $(v(0), u(0))$ の関数である。

【 0 2 7 6 】

30

[0217] 説明および設計を容易にするために、ここでの説明は、長軸および短軸が等しい円トレースに焦点を当てる。これらは、行列要素が次の制約を満たすことを必要とする。

【 数 1 4 2 】

$$a_{11} = a_{22} = \lambda_R = \frac{1}{\tau} \quad (135)$$

$$a_{12} = -a_{21} = \lambda_I = 2\pi f_c \quad (136)$$

40

【 0 2 7 7 】

ここで λ_R および λ_I はそれぞれ、複素固有値 $\lambda_{1,2} = \lambda_R \pm j\lambda_I$ の実数部および虚数部を表し、 τ は（減衰または増大）時間定数を表し、 f_c は振動周波数を表し、インデックス k は除外されている。これは、円領域および行列の単純な形式をもたらす。

【数 1 4 3】

$$\mathbf{A} \equiv \begin{bmatrix} \frac{1}{\tau} & 2\pi f_c \\ -2\pi f_c & \frac{1}{\tau} \end{bmatrix} \quad (137)$$

【0 2 7 8】

[0218]円領域を有するこのより単純な形式を使用して、均衡点 $(v_r, 0)$ を中心とする円の半径は、

10

【数 1 4 4】

$$\rho(v, u) \equiv \sqrt{(v - v_r)^2 + u^2} \quad (138)$$

【0 2 7 9】

であり、これは (v, u) から均衡点までの距離を表す。たとえば、 $(v_r + 2mV, 0) = 2$ である。そのため、 k 番目の領域は、

20

【数 1 4 5】

$$\Omega_k = \{(v, u) \mid \rho_{k, \text{in}} < \rho(v, u) \leq \rho_{k, \text{out}} \text{ および } v \leq v_i\} \quad (139)$$

【0 2 8 0】

によって定義されてよく、ここで $\rho_{k, \text{in}}$ は、 k の内側円境界の半径を表し、 $\rho_{k, \text{out}}$ は、 k の外側円境界を表す。

【0 2 8 1】

30

[0219]図 10 の $K = 4$ の例では、持続振動領域 Ω_2 は、

【数 1 4 6】

$$\Omega_2 = \{(v, u) \mid \rho_g < \rho(v, u) \leq \rho_d \text{ および } v \leq v_i\} \quad (140)$$

【0 2 8 2】

によって定義されることになり、ここで ρ_g は、 Ω_1 と Ω_2 とを分離する円境界の半径を表し、 ρ_d は、 Ω_2 と Ω_3 との間のそれを表す。

40

【0 2 8 3】

[0220]成長振動領域 Ω_1 の場合：

【数 1 4 7】

$$\Omega_1 = \{(v, u) \mid \rho(v, u) \leq \rho_g \text{ および } v \leq v_i\} \quad (141)$$

【0 2 8 4】

50

[0221] 減衰振動領域 Ω_3 の場合：
【数 1 4 8】

$$\Omega_3 = \{(v, u) \mid \rho_d < \rho(v, u) \text{ および } v \leq v_i\} \quad (142)$$

【0 2 8 5】

[0222] 図 1 0 の A L I F 領域 Ω_4 は、以下によって定義される。
【数 1 4 9】

$$\Omega_4 = \{(v, u) \mid v > v_i\} \quad (143)$$

【0 2 8 6】

マルチステージ減衰および成長領域のための追加領域

[0223] 上記の考えは、振動のより漸進的な減衰または漸進的な成長をサポートするように拡張され得る。たとえば、減衰軌道の変動レートと成長軌道の変動レートを有するために、6 個の領域を有する図 1 3 に示すように、複数のリングが使用され得る。この例では、 Ω_3 は、持続振動領域と考えられ得る。領域 Ω_5 は、速い方の減衰軌道を有してよく、 Ω_4 は、遅い方の減衰軌道を有し得る。これにより、持続振動領域 Ω_3 への段階的でより緩やかな減衰が可能になる。同様に、 Ω_1 は、速い方の成長軌道を有してよく、 Ω_2 は、遅い方の成長軌道を有し得る。この概念は、さらに漸進的な変化のためのより多くのリングに拡張され得る。さらに、異なる持続振動パラメータ（たとえば、異なる周波数）が望まれる場合にマルチステージ持続振動領域が使用され得る。

【0 2 8 7】

人工ニューロンを実施するための例示的な動作

[0224] 図 1 4 は、本開示のいくつかの態様による、人工神経系における人工ニューロンの状態を更新するための例示的な動作 1 4 0 0 の流れ図である。動作 1 4 0 0 は、ハードウェアで（たとえば、神経形態学的プロセッサなどの 1 つもしくは複数のニューラル処理ユニット（たとえば、人工ニューロン）によって）、ソフトウェアで、またはファームウェアで実行され得る。人工神経系は、視覚神経系、聴覚神経系、海馬などのような様々な生物学上または想像上の神経系のうちのいずれかでモデル化され得る。

【0 2 8 8】

[0225] 動作 1 4 0 0 は、1 4 0 2 において、人工ニューロンの第 1 の状態が第 1 の領域内にあると決定することによって始まり得る。1 4 0 4 において、線形動的方程式の第 1 のセットに少なくとも部分的に基づいて人工ニューロンの第 2 の状態が決定され、ここにおいて、線形動的方程式の第 1 のセットは、第 1 の領域に対応するパラメータ（たとえば、係数）の第 1 のセットに少なくとも部分的に基づく。1 4 0 6 において、人工ニューロンの第 2 の状態が第 2 の領域内にあると決定される。1 4 0 8 において、線形動的方程式の第 2 のセットに少なくとも部分的に基づいて人工ニューロンの第 3 の状態が決定される。線形動的方程式の第 2 のセットは、第 2 の領域に対応するパラメータの第 2 のセットに少なくとも部分的に基づき得る。

【0 2 8 9】

[0226] いくつかの態様によれば、1 次方程式の第 1 のセットおよび第 2 のセットは、線形時間不変 (L T I) 状態空間方程式の離散時間解を含む。他の態様では、離散時間解は、連続時間状態空間方程式に関するクローズド式解に少なくとも部分的に基づき得る。

【0 2 9 0】

10

20

30

40

50

[0227]いくつかの態様によれば、動作 1400 は、メモリからパラメータの第 1 セットまたは第 2 のセットのうちの少なくとも 1 つを取り出すことをさらに含む。本明細書で使用するメモリは、永続的であるか、それとも一時的であるか、局所的であるか、それともリモートであるかを問わず、ランダムアクセスメモリ (RAM)、キャッシュメモリ、レジスタ、ラッチ、フリップフロップなどを含む処理ユニット、オンチップまたはオフチップにデータを記憶するための様々な好適な手段のうちのいずれかを指し得る。そのような取出しは、人工ニューロンの局所にあるメモリからパラメータの第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つを取り出すことを含み得る。いくつかの態様によれば、動作 1400 は、パラメータの第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つの少なくとも一部分を計算することをさらに含む。パラメータの第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つの少なくとも一部分は、メモリから取り出された 1 つまたは複数の値を使用して計算され得る。

10

【0291】

[0228]いくつかの態様によれば、パラメータの第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つは、人工ニューロンに関連するニューロンモデルにおける非線形関数の少なくとも一部分を区分的線形関数により近似することによって取得され得る。いくつかの態様では、非線形関数は、電圧依存型伝導性 ($g(v)$) により増大する膜電位 (v) を含む。電圧依存型伝導性は、区分的定数関数により近似され得る。他の態様では、非線形関数は、電圧依存型関数 ($F(v)$) を含み、ここで v は、人工ニューロンの膜電位である。区分的線形関数は、第 1 の領域および第 2 の領域の各々について傾き (m) と切片 (d) とを有し得る。いくつかの態様では、第 1 の領域は、区分的線形関数において第 2 の領域とは異なる幅を有する。区分的線形関数における第 1 の領域または第 2 の領域の幅は、非線形関数に依存し得る。いくつかの態様では、区分的線形近似は、テイラー展開方法、1 次線形補間方法、最適線形補間方法、または平均傾斜方法のうちの少なくとも 1 つに少なくとも部分的に基づく。

20

【0292】

[0229]いくつかの態様によれば、パラメータの第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つは、少なくとも部分的に人工ニューロンにおける特定の挙動を実現するように設計され得る。たとえば、パラメータの第 1 および / または第 2 のセットは、所望の挙動を近似する特定の関数 (たとえば、調整可能な曲線) を効果的に作成するように生成される (たとえば、ニューロンモデル設計者によって手動で選択される) ことがある。このようにして、人工ニューロンは、完全に新しいニューロンモデルまたは既存のニューロンモデルの変更に基づいて動作することができる。

30

【0293】

[0230]人工ニューロンの第 1 の状態、第 2 の状態、および第 3 の状態は、膜電位 (v) および復元電流 (u) によって定義され得る。これらは、人工ニューロン状態変数の 2 つの例である。いくつかの態様によれば、動作 1400 は、スパイク事象が生じているか、または生じることになるとの決定に少なくとも部分的に基づいて、人工ニューロンの膜電位または復元電流のうちの少なくとも 1 つをリセットすることをさらに含み得る。膜電位は、静止電位にリセットされ得る ($v(t) = v_r$)。復元電流は、復元電流の現在値とオフセットとの合計にリセットされ得る ($u(t) = u(t) + d$)。

40

【0294】

[0231]いくつかの態様によれば、1 次方程式の第 1 のセットまたは第 2 のセットのうちの少なくとも 1 つは、人工ニューロンのためのニューロンモデルに少なくとも部分的に基づく。いくつかの態様では、ニューロンモデルは、Izhikevich の単純モデル、指数関数積分発火 (EIF) モデル、FitzHugh-Nagumo モデル、クォートモデル、または真性伝導性モデル (たとえば、電圧依存型伝導性 ($g(v)$) により増大する膜電位 (v) として表されるニューロンモデル) のうちの少なくとも 1 つに少なくとも部分的に基づく。いくつかの態様では、ニューロンモデルは、少なくとも 2 つの次元 (たとえば、少なくとも 2 つの状態変数) を備える。ニューロンモデルは、線形であり得る

50

1 つまたは複数の 1 次常微分方程式 (ODE) に少なくとも部分的に基づき得る。

【0295】

[0232]いくつかの態様によれば、ニューロンモデルの時間のステップサイズは、モデル化されている人工ニューロンのタイプに少なくとも部分的に基づく。ニューロンモデルの時間のステップサイズは不均一であり得る。いくつかの態様では、特定の時間ステップの時間のステップサイズは、人工ニューロンの現在の状態もしくは過去の状態のうちの少なくとも 1 つに、または (現在の状態もしくは過去の状態に関連付けられ得る) パラメータの特定のセットに少なくとも部分的に基づいて決定される。いくつかの態様では、第 1 の状態の決定と第 2 の状態の決定との間の時間の第 1 のステップサイズは、第 2 の状態の決定と第 3 の状態の決定との間の時間の第 2 のステップサイズとは異なる。いくつかの態様によれば、1404 における人工ニューロンの第 2 の状態の決定は第 1 の時間ステップで実行されてよく、1408 における人工ニューロンの第 3 の状態の決定は、第 1 の時間ステップに続く第 2 の時間ステップで実行されてよい。

10

【0296】

[0233]いくつかの態様によれば、人工ニューロンの第 2 の状態または第 3 の状態のうちの少なくとも 1 つを決定することは、人工ニューロンに入力された電流に少なくとも部分的に基づく。いくつかの態様では、入力電流は、シナプス電流または一般的な外部電流のうちの少なくとも 1 つを備える。シナプス電流は、1 つまたは複数のチャネルの各々に関する時間依存型伝導性および 1 つまたは複数のチャネルの各々に関する逆転電位に少なくとも部分的に基づき得る。いくつかの態様では、シナプス電流は、N - メチル - D - アスパラギン酸 (NMDA) チャネルに関する人工ニューロンのシナプス後膜電圧に少なくとも部分的に基づく。時間依存型伝導性は、指数関数、アルファ関数、または指数差関数によってモデル化され得る。

20

【0297】

[0234]いくつかの態様では、第 1 の領域および第 2 の領域は同じ領域である。

【0298】

[0235]いくつかの態様によれば、動作 1400 は、第 1 の状態、第 2 の状態、または第 3 の状態のうちの少なくとも 1 つの指示をディスプレイに出力することをさらに含み得る。

【0299】

[0236]いくつかの態様によれば、第 1 の領域または第 2 の領域のうちの少なくとも 1 つは、2 つ以上の次元によって定義される。第 1 の領域または第 2 の領域のうちの少なくとも 1 つは、M 次元の M 次元の部分空間である。M 次元の部分空間は、任意の形状を有してよく、任意の境界によって定義され得る (たとえば、 $v > 10 \text{ mV}$)。いくつかの態様では、2 つ以上の次元は 2 次元であり、M 次元の部分空間は、楕円、円、多角形、方形、または正方形などの 2 次元の形状を有する。他の態様では、2 つ以上の次元は 3 次元であり、M 次元の部分空間は、球、楕円体、多角柱、直方柱、または立方体などの 3 次元の形状を有する。いくつかの態様では、第 1 の領域は、第 2 の領域とは異なる 1 次方程式のセットに関連付けられる。第 1 の領域および第 2 の領域は、部分的に重複する領域または重複しない領域であり得る。第 1 の領域および第 2 の領域は、異なる形状または異なるサイズのうちの少なくとも 1 つを有し得る。いくつかの態様では、第 1 の領域は人工ニューロンの第 1 の挙動に関連付けられ、第 2 の領域は、第 1 の挙動とは異なる、人工ニューロンの第 2 の挙動に関連付けられる。いくつかの態様では、第 1 の領域および第 2 の領域は、同心リング、管、方形フレームなどのような階層化形状を有する。

30

40

【0300】

[0237]いくつかの態様によれば、2 つ以上の次元は、膜電位 (v) および復元電流 (u) によって定義された 2 次元から構成される。いくつかの態様では、動作 1400 は、制御信号の受信またはスパイク事象が生じているか、もしくは生じることになるとの決定のうちの少なくとも 1 つに少なくとも部分的に基づいて、人工ニューロンの膜電位または復元電流のうちの少なくとも 1 つをリセットすることをさらに含み得る。この場合、膜電位

50

は静止電位にリセットされてよく、復元電流は定数にリセットされてよい。

【0301】

[0238]いくつかの態様によれば、第2の領域の少なくとも一部分は、第1の領域と重複する。この場合、1406において人工ニューロンの第2の状態が第2の領域内にあると決定することは、ヒステリシスに少なくとも部分的に基づき得る。

【0302】

[0239]いくつかの態様によれば、人工ニューロンは、オンセット検出および事象カウンタのために構成される。この場合、第1の領域は、事象カウンタのための積分発火（EIF）挙動に関連付けられてよく、第2の領域は、リーキー積分発火（LIF）挙動に関連付けられてよい。

10

【0303】

[0240]いくつかの態様によれば、人工ニューロンは、しきい値下振動挙動のために構成される。しきい値下振動挙動は、減衰振動挙動、持続振動挙動、または成長振動挙動のうちの少なくとも1つを含み得る。いくつかの態様では、第1の領域は成長振動挙動に関連付けられてよく、第2の領域は持続振動挙動に関連付けられてよく、および第3の領域は減衰振動挙動に関連付けられてよい。さらに、第4の領域はALIF挙動に関連付けられる。いくつかの態様では、第1の領域は楕円形状を有し得る一方、第2の領域はリング形状を有し得る。

【0304】

例示的な共通のフレキシブルなニューラルアーキテクチャ

20

[0241]本開示のいくつかの態様は一般に、動的ニューロンモデルをサポートする共通のフレキシブルなアーキテクチャを開発することに関する。設計目標は、低複雑度と、ニューロンダイナミクスの正確なモデル化と、任意のニューロンモデルを実施する能力とを含む。このフレキシブルなアーキテクチャにより、様々な好適なニューロンモデルのいずれかが必要に応じて実行され、置換され得る。たとえば、ニューロンモデルは、Izhikevichの単純モデル、指数関数積分発火（EIF）モデル、FitzHugh-Nagumoモデル、クオートモデル、またはHunzinger Coldモデルのうちの少なくとも1つを含み得る。そのようなニューロンモデルは、上記のように区分的線形近似とそれに関連するパラメータ（たとえば、係数）とを使用して実施され得る。さらに、フレキシブルなアーキテクチャは、人工神経系における異なる人工ニューロンが、異なるニューロンモデルにより同時に動作することを可能にする。

30

【0305】

[0242]図15Aは、本開示のいくつかの態様による、ニューロンモデルのためのパラメータが選択、ロード、アクセス、追加、削除、調整および/または更新され得る、単一のニューラル処理ユニット1502のためのそのような共通のフレキシブルなニューラルアーキテクチャの実装形態を示す。本明細書で説明する概念は、ニューラル処理ユニット1502のシステム（たとえば、人工神経系）に容易に拡大され得るが、説明しやすいように、図15Aには単一のニューラル処理ユニットのみが示されている。ニューラル処理ユニット1502は、図示のように、1つまたは複数の入力とニューロンモデルのためのパラメータのセットとを受信し、1つまたは複数の状態変数を入力するステートマシン1506を実装し得る。ステートマシン1506は、人工ニューロンのための任意の好適な処理アルゴリズムを実装し得る。

40

【0306】

[0243]所与のニューロンモデルのためのパラメータは、複数のニューロンモデルのためのパラメータのセット1504から選択され得る。いくつかの態様では、たとえば、オペレータが所与のニューラル処理ユニットにおいてあるニューロンモデルを使用することを希望し、このモデルを利用可能なニューロンモデルのリストから選択することがある。他の態様では、あるニューロンモデルが、学習またはトレーニング動作に基づいてニューラル処理ユニットのシステムによって選択され得る。所与のニューロンモデルのためのパラメータは、上述の区分的線形近似に基づくパラメータであり得る。いくつかの態様では、

50

ニューラル処理ユニット 1502 に関連付けられ、かつ/またはニューラル処理ユニット 1502 の局所にあるメモリに、パラメータのセット 1504 は記憶され得る。他の態様では、複数のニューラル処理ユニットによって大域的にアクセス可能なメモリまたはニューラル処理ユニット 1502 の内部にあるキャッシュメモリに、パラメータのセット 1504 は記憶され得る。ニューロンモデル A のためのパラメータは、第 1 のメモリロケーション 1508 (たとえば、アドレス指定可能なメモリブロック) に記憶され得る一方、ニューロンモデル B のためのパラメータは、第 2 のメモリロケーション 1510 に記憶され得る。

【0307】

[0244] 図 15A では、ニューロンモデル A のためのパラメータは、ニューラル処理ユニット 1502 にロードされている。本明細書で使用する「ロード」という用語は、広く定義されてよく、ニューラル処理ユニットによって(またはニューラル処理ユニットのシステムによって)アクセス可能なメモリから所与のニューロンモデルのためのパラメータを取り出すこと、ニューラル処理ユニットの局所にあるメモリにパラメータを記憶すること、またはメモリにおける、ニューラル処理ユニットに関連する(たとえば、ニューラル処理ユニットのために指定された)1つまたは複数のメモリエリアにアクセスすることを含み得る。いくつかの態様によれば、あるニューロンモデルのためのパラメータを特定のニューラル処理ユニットにロードすることは、設定事象に応答して生じ得る。たとえば、設定事象は、特定のニューラル処理ユニットを起動すること、(特定の処理ユニットを含む場合も含まない場合もある)ニューラル処理ユニットの1つもしくは複数の領域を起動すること、またはニューラル処理ユニットのシステム全体を起動することを含み得る。

【0308】

[0245] 図 15B では、ニューロンモデル B のためのパラメータは、ニューラル処理ユニット 1502 にロードされている。そのときから、ステートマシン 1506 は、これらの直近にロードされたパラメータに少なくとも部分的に基づいて動作し得る。このようにして、ニューラル処理ユニット 1502 は、異なるパラメータをロードするだけで、異なるニューロンモデルに従って機能し得る。さらに、特定のニューロンモデルのためのパラメータは、いつでも更新または削除され得る。

【0309】

[0246] 図 15C では、ニューロンモデル C のためのパラメータがパラメータのセット 1504 に追加され得る。たとえば、ニューロンモデル C は、ニューラル処理ユニット 1502 が動作可能になったときには利用できなかった、最近開発、購入またはライセンス供与されたニューロンモデルであり得る。他の例示的なシナリオでは、技師またはシステム設計者がニューロンモデル C を考えていなかった可能性があるか、またはこのモデルは所望のアプリケーションに適合しないと当初考えていた可能性があるが、今ではこのモデルを追加することを希望している。

【0310】

[0247] 図 15D では、ニューロンモデル C のためのパラメータが第 3 のメモリロケーション 1512 に記憶され得る。ニューロンモデル C のためのパラメータはニューラル処理ユニット 1502 にロードされてよく、それによりステートマシン 1506 は、これらの直近にロードされたパラメータに少なくとも部分的に基づいて動作することができる。ニューラル処理ユニットにおいて異なるパラメータをロードするだけでニューラル処理ユニットのためのニューロンモデルを効果的に変更する能力は、必要に応じて更新され変更され得る非常にフレキシブルなアーキテクチャをもたらす。

【0311】

[0248] 図 16 は、本開示のいくつかの態様による、ニューラル処理ユニットのシステム(たとえば、人工神経系)において複数のニューロンモデルの組合せを実施するための例示的な動作 1600 の流れ図である。動作 1600 は、ハードウェアで(たとえば、神経形態学的プロセッサなどの1つもしくは複数の処理ユニットによって)、ソフトウェアで、またはファームウェアで実行され得る。人工神経系は、視覚神経系、聴覚神経系、海馬

などのような様々な生物学上または想像上の神経系のうちのいずれかでモデル化され得る。

【0312】

[0249]複数のニューロンモデルは、上述したニューロンモデルの任意の組合せ、ならびに存在するか、または今のところ未開発もしくは未開示である任意の好適なニューロンモデルを含み得る。たとえば、複数のニューロンモデルは、Izhikevichの単純モデル、指数関数積分発火(EIF)モデル、FitzHugh-Nagumoモデル、クオートモデル、Hunzinger Coldモデルまたは真性伝導性モデルのうちの少なくとも1つを含み得る。本明細書で使用する「ニューロンモデルの組合せ」という句は一般に、複数のニューロンモデルからなるセットを指し、セットは単一のメンバーを含み得る。言い換えれば、複数のニューロンモデルの組合せは、複数のうちの1つと、複数の任意のサブセットの任意の組合せとを含む。

10

【0313】

[0250]動作1600は、1602において、複数のニューロンモデルから選択された第1のニューロンモデルのためのパラメータを第1のニューラル処理ユニット(たとえば、人工ニューロン)にロードすることによって始まり得る。所与のニューロンモデルのためのパラメータは、上述のニューロンモデルの区分的線形近似から導出されたパラメータであり得る。1604において、第1のニューロンモデルのためのロードされたパラメータに少なくとも部分的に基づいて、第1のニューラル処理ユニットの第1の状態が決定され得る。1606において、第1のニューロンモデルのためのパラメータおよび第1の状態に少なくとも部分的に基づいて、第1のニューラル処理ユニットの第2の状態が決定され得る。

20

【0314】

[0251]いくつかの態様によれば、1608において複数のニューロンモデルが更新され得る。上記のように、複数のニューロンモデルを更新することは、既存のニューロンモデルのためのいくつかのパラメータを削除もしくは調整すること、または別のニューロンモデル(たとえば、複数のニューロンモデルがシステムで利用可能になった時点では利用可能でなかった新しいニューロンモデルまたは新しいニューロンモデルを効果的に作成するための既存のニューロンモデルの望ましい変更)のためのパラメータを追加することを含み得る。いくつかの態様では、複数のニューロンモデルを更新することは、第1のニューロンモデルのためのパラメータをロード(または再ロード)し、第1のニューラル処理ユニットの次の状態を決定する前に生じ得る。

30

【0315】

[0252]1610において、第2のニューロンモデルのためのパラメータが第1のニューラル処理ユニットに随意にロードされ得る。第2のニューロンモデルのためのこれらのパラメータは、第1のニューロンモデルのための1602においてロードされたパラメータに取って代わり得る。1610において第2のニューロンモデルのためのパラメータがロードされる前に、1608において複数のニューロンモデルが更新される必要はない。1612において、第2のニューロンモデルのためのパラメータに少なくとも部分的に基づいて、(たとえば、第2の状態に続く)第1のニューラル処理ユニットの第3の状態が決定され得る。

40

【0316】

[0253]いくつかの態様によれば、1602において第1のモデルのための(または1610において第2のニューロンモデルのための)パラメータをロードすることは、設定事象に応答したものである。いくつかの態様では、設定事象は、ニューラル処理ユニットのシステムまたは第1のニューラル処理ユニットのうちの少なくとも1つのための起動である。

【0317】

[0254]いくつかの態様によれば、1612において第3の状態を決定することはさらに、第2の状態に少なくとも部分的に基づく。後続ニューロンモデルのためのパラメータに

50

基づく後続状態の決定が、（後続ニューロンモデルとは異なる）先行ニューロンモデルのためのパラメータに基づいて決定された先行状態に基づく場合、これは、「ホットスワップ」と呼ばれ得る。いくつかの態様では、第2のニューロンモデルは、少なくとも部分的に、「ホットスワップ」条件に基づいてしきい値下振動を生成するように構成される。この振動は、第2の状態から、または別の時点に始まり得る。いくつかの態様では、1610における第2のニューロンモデルのためのパラメータのロードは、状態条件（たとえば、状態が特定の領域に入るか、もしくはある挙動、たとえば変更のレートを示すなど）、（たとえば、タイマーに基づく）時間条件またはトリガのうちの少なくとも1つに少なくとも部分的に基づく。トリガは、たとえば、第1のニューラル処理ユニットの外部にあり得る。

10

【0318】

[0255]いくつかの態様によれば、動作1600は、複数のニューロンモデルから選択された第2のニューロンモデルのためのパラメータを第2のニューラル処理ユニットにロードすることをさらに含み得る。次いで、第2のニューロンモデルのためのパラメータに少なくとも部分的に基づいて、第2のニューラル処理ユニットの状態が決定され得る。いくつかの態様では、第1のニューラル処理ユニットおよび第2のニューラル処理ユニットは、システムの異なるエリアに位置する。いくつかの態様では、第1のニューロンモデルおよび第2のニューロンモデルは、異なるタイプのニューロンを表す。言い換えれば、ニューラル処理ユニットのシステムにおける異なるニューロンモデルは、ニューラルシステムの異なる領域にあるニューロンをエミュレートするために使用され得る。たとえば、視覚、聴覚またはモータ制御システムにおけるニューロンは、異なるニューロンモデルによって表され得る。

20

【0319】

[0256]第1の、第2の、または任意の他のニューロンモデルのためのパラメータをロードすることは、様々な好適な動作のうちのいずれかを伴い得る。下記の説明は、説明しやすいように第1のニューロンモデルのためのパラメータをロードすることを含むが、そのようなロードは、任意の他のニューロンモデルのためのパラメータにも当てはまる。いくつかの態様によれば、第1のニューロンモデルのためのパラメータをロードすることは、第1のニューロンモデルのためのパラメータを、第1のニューラル処理ユニットを含む複数のニューラル処理ユニットにロードすることを含む。いくつかの態様では、第1のニューロンモデルのためのパラメータをロードすることは、第1のニューロンモデルのためのパラメータの少なくとも一部分をメモリから取り出すことを含む。このメモリは、いくつかの態様ではニューラル処理ユニットのシステムによってアクセス可能であり得る。いくつかの態様では、メモリの少なくとも一部分は、第1のニューラル処理ユニットの局所であり得る。メモリの少なくとも一部分は、キャッシュメモリであり得る。いくつかの態様では、第1のニューロンモデルのためのパラメータをロードすることは、メモリにおける、第1のニューロンモデルに関連するメモリブロックにアクセスすることをさらに含む。この場合、メモリブロックは、メモリブロックにおけるメモリアドレスに対するポインタによって指定され得る。

30

【0320】

[0257]図17は、本開示のいくつかの態様による、汎用プロセッサ1702を使用して人工ニューロンを動作させるための上述した方法を実施するための構成要素の例示的なブロック図1700を示す。計算ネットワーク（ニューラルネットワーク）に関連する変数（ニューラル信号）、シナプス重み、および/またはシステムパラメータは、メモリブロック1704に記憶され得る一方、汎用プロセッサ1702において実行される関連した命令は、プログラムメモリ1706からロードされ得る。本開示の一態様では、汎用プロセッサ1702にロードされる命令は、人工ニューロンの第1の状態が第1の領域内にあると決定するためのコードと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定するためのコードと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基

40

50

づく、人工ニューロンの第2の状態が第2の領域内にあると決定するためのコードと、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定するためのコードと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を備え得る。いくつかの態様では、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される。

【0321】

[0258]本開示の別の態様では、汎用プロセッサ1702にロードされる命令は、複数のニューロンモデルから選択された第1のニューロンモデルのためのパラメータを（ニューラル処理ユニットのシステムにおける）第1のニューラル処理ユニットにロードするためのコードと、第1のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第1のニューラル処理ユニットの第1の状態を決定するためのコードとを備え得る。

10

【0322】

[0259]図18は、本開示のいくつかの態様による、メモリ1802が相互接続ネットワーク1804を介して計算ネットワーク（ニューラルネットワーク）の個々の（分散型）処理ユニット（ニューラルプロセッサ）1806とインターフェースされ得る人工ニューロンを動作させるための上述した方法を実施するための構成要素の例示的なブロック図1800を示す。計算ネットワーク（ニューラルネットワーク）に関連する変数（ニューラル信号）、シナプス重み、および/またはシステムパラメータは、メモリ1802に記憶されてよく、相互接続ネットワーク1804の接続を介してメモリ1802から各処理ユニット（ニューラルプロセッサ）1806にロードされ得る。本開示の一態様では、処理ユニット1806は、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定することと、ここにおいて、1次方程式の第2のセットは、第2の領域に対応するパラメータの第2のセットに少なくとも部分的に基づく、を行うように構成され得る。いくつかの態様では、第1の領域または第2の領域のうちの少なくとも1つは、2つ以上の次元によって定義される。

20

30

【0323】

[0260]本開示の別の態様では、処理ユニット1806は、複数のニューロンモデルから選択された第1のニューロンモデルのためのパラメータを（ニューラル処理ユニットのシステムにおける）第1のニューラル処理ユニットにロードし、第1のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第1のニューラル処理ユニットの第1の状態を決定するように構成され得る。

【0324】

[0261]図19は、本開示のいくつかの態様による、分散型重みメモリ1902および分散型処理ユニット（ニューラルプロセッサ）1904に基づいて人工ニューロンを動作させるための上述した方法を実施するための構成要素の例示的なブロック図1900を示す。図19に示すように、1つのメモリバンク1902が、計算ネットワーク（ニューラルネットワーク）の1つの処理ユニット1904と直接インターフェースされてよく、メモリバンク1902は、その処理ユニット（ニューラルプロセッサ）1904に関連する変数（ニューラル信号）、シナプス重み、および/またはシステムパラメータを記憶することができる。本開示の一態様では、処理ユニット1904は、人工ニューロンの第1の状態が第1の領域内にあると決定することと、1次方程式の第1のセットに少なくとも部分的に基づいて人工ニューロンの第2の状態を決定することと、ここにおいて、1次方程式の第1のセットは、第1の領域に対応するパラメータの第1のセットに少なくとも部分的に基づく、人工ニューロンの第2の状態が第2の領域内にあると決定することと、1次方程式の第2のセットに少なくとも部分的に基づいて人工ニューロンの第3の状態を決定す

40

50

ることと、ここにおいて、１次方程式の第２のセットは、第２の領域に対応するパラメータの第２のセットに少なくとも部分的に基づく、を行うように構成され得る。いくつかの態様では、第１の領域または第２の領域のうちの少なくとも１つは、２つ以上の次元によって定義される。

【０３２５】

[0262]本開示の別の態様では、処理ユニット１９０４は、複数のニューロンモデルから選択された第１のニューロンモデルのためのパラメータを（ニューラル処理ユニットのシステムにおける）第１のニューラル処理ユニットにロードし、第１のニューロンモデルのためのパラメータに少なくとも部分的に基づいて第１のニューラル処理ユニットの第１の状態を決定するように構成され得る。

【０３２６】

[0263]図２０は、本開示のいくつかの態様による、ニューラルネットワーク２０００の例示的な実装形態を示す。図２０に示すように、ニューラルネットワーク２０００は、上述した方法の様々な動作を実行し得る複数のローカル処理ユニット２００２を備えることができる。各処理ユニット２００２は、ローカル状態メモリ２００４と、ニューラルネットワークのパラメータを記憶するローカルパラメータメモリ２００６とを備えることができる。さらに、処理ユニット２００２は、ローカル（ニューロン）モデルプログラムを有するメモリ２００８と、ローカル学習プログラムを有するメモリ２０１０と、ローカル接続メモリ２０１２とを備えることができる。さらに、図２０に示すように、各ローカル処理ユニット２００２は、ローカル処理ユニットのローカルメモリのための設定を提供し得る設定処理のためのユニット２０１４と、またローカル処理ユニット２００２間のルーティングを提供するルーティング接続処理要素２０１６とインターフェースされ得る。

【０３２７】

[0264]本開示のいくつかの態様によれば、各ローカル処理ユニット２００２は、ニューラルネットワークの所望の１つまたは複数の機能的特徴に基づいてニューラルネットワークのパラメータを決定し、決定されたパラメータがさらに適合、調整および更新されることで、１つまたは複数の機能的特徴を所望の機能的特徴に向けて発展させるように構成され得る。

【０３２８】

[0265]上述した方法の様々な動作は、対応する機能を実行することが可能な任意の好適な手段によって実行され得る。それらの手段は、限定はしないが、回路、特定用途向け集積回路（ASIC）、またはプロセッサを含む、様々なハードウェアおよび/またはソフトウェア構成要素および/またはモジュールを含み得る。たとえば、様々な動作は、図１７～図２０に示す様々なプロセッサのうちの１つまたは複数によって実行され得る。概して、図に示されている動作がある場合、それらの動作は、同様の番号をもつ対応するカウンターパートのミーンズプラスファンクション構成要素を有し得る。たとえば、図１４に示す動作１４００は、図１４Ａに示す手段１４００Ａに対応する。

【０３２９】

[0266]たとえば、表示するための手段は、ディスプレイ（たとえば、モニタ、フラットスクリーン、タッチスクリーンなど）、プリンタ、または視覚的描写（たとえば、表、チャートもしくはグラフ）のためのデータを出力するための任意の他の好適な手段を備え得る。処理するための手段、生成するための手段、ロードするための手段、リセットするための手段、取り出すための手段、更新するための手段、計算するための手段、算出するための手段、出力するための手段、または決定するための手段は、１つまたは複数のプロセッサまたは処理ユニットを含み得る、処理システムを備え得る。記憶するための手段は、処理システムによってアクセスされ得る、メモリまたは任意の他の好適な記憶デバイス（たとえば、RAM）を備え得る。

【０３３０】

[0267]本明細書で使用する「決定」という用語は、多種多様なアクションを包含する。たとえば、「決定」は、計算すること、算出すること、処理すること、導出すること、調

10

20

30

40

50

査すること、ルックアップすること（たとえば、テーブル、データベースまたは別のデータ構造においてルックアップすること）、確認することなどを含み得る。また、「決定」は、受信すること（たとえば、情報を受信すること）、アクセスすること（たとえば、メモリ中のデータにアクセスすること）などを含み得る。また、「決定」は、解決すること、選択すること、選定すること、確立することなどを含み得る。

【0331】

[0268]本明細書で使用する、項目のリスト「のうちの少なくとも1つ」を指す句は、単一のメンバーを含む、それらの項目の任意の組合せを指す。一例として、「a、b、またはcのうちの少なくとも1つ」は、a、b、c、a - b、a - c、b - c、およびa - b - cを包含するものとする。

10

【0332】

[0269]本開示に関連して説明した様々な例示的な論理ブロック、モジュール、および回路は、汎用プロセッサ、デジタル信号プロセッサ(DSP)、特定用途向け集積回路(ASIC)、フィールドプログラマブルゲートアレイ信号(FPGA)または他のプログラマブル論理デバイス(PLD)、個別ゲートまたはトランジスタ論理、個別ハードウェア構成要素、あるいは本明細書で説明した機能を実行するように設計されたそれらの任意の組合せを用いて実装または実行され得る。汎用プロセッサはマイクロプロセッサであり得るが、代替として、プロセッサは、任意の市販のプロセッサ、コントローラ、マイクロコントローラまたはステートマシンであり得る。プロセッサはまた、コンピューティングデバイスの組合せ、たとえば、DSPとマイクロプロセッサとの組合せ、複数のマイクロプロセッサ、DSPコアと連携する1つまたは複数のマイクロプロセッサ、あるいは任意の他のそのような構成として実装され得る。

20

【0333】

[0270]本開示に関連して説明した方法またはアルゴリズムのステップは、ハードウェアで直接実施されるか、プロセッサによって実行されるソフトウェアモジュールで実施されるか、またはその2つの組合せで実施され得る。ソフトウェアモジュールは、当技術分野で知られている任意の形態の記憶媒体中に常駐し得る。使用され得る記憶媒体のいくつかの例としては、ランダムアクセスメモリ(RAM)、読取り専用メモリ(ROM)、フラッシュメモリ、EPROMメモリ、EEPROM(登録商標)メモリ、レジスタ、ハードディスク、リムーバブルディスク、CD-ROMなどを含む。ソフトウェアモジュールは、単一の命令、または多数の命令を備えることができ、いくつかの異なるコードセグメント上で、異なるプログラム間で、かつ複数の記憶媒体にわたって分散され得る。記憶媒体は、プロセッサがその記憶媒体から情報を読み取ることができ、その記憶媒体に情報を書き込むことができるように、プロセッサに結合され得る。代替として、記憶媒体はプロセッサと一体化され得る。

30

【0334】

[0271]本明細書で開示する方法は、説明した方法を達成するための1つまたは複数のステップまたはアクションを備える。本方法のステップおよび/またはアクションは、特許請求の範囲から逸脱することなく互いに交換され得る。言い換えれば、ステップまたはアクションの特定の順序が指定されない限り、特定のステップおよび/またはアクションの順序および/または使用は、特許請求の範囲から逸脱することなく変更され得る。

40

【0335】

[0272]説明した機能は、ハードウェア、ソフトウェア、ファームウェア、またはそれらの任意の組合せで実装され得る。ハードウェアで実装される場合、例示的なハードウェア構成はデバイス中に処理システムを備え得る。処理システムは、バスアーキテクチャを用いて実装され得る。バスは、処理システムの特定の適用例および全体的な設計制約に応じて、任意の数の相互接続バスとブリッジとを含み得る。バスは、プロセッサと、機械可読媒体と、バスインターフェースとを含む様々な回路を互いにリンクし得る。バスインターフェースは、ネットワークアダプタを、特に、バスを介して処理システムに接続するために使用され得る。ネットワークアダプタは、信号処理機能を実装するために使用され得る

50

。いくつかの態様では、ユーザインターフェース（たとえば、キーボード、ディスプレイ、マウス、ジョイスティックなど）もバスに接続され得る。バスはまた、タイミングソース、周辺機器、電圧調整器、電力管理回路などの様々な他の回路にリンクし得るが、それらは当技術分野でよく知られており、したがってこれ以上は説明されない。

【0336】

[0273] プロセッサは、機械可読媒体に記憶されたソフトウェアの実行を含む、バスおよび一般的な処理を管理することを担当し得る。プロセッサは、1つまたは複数の汎用および/または専用プロセッサを用いて実装され得る。例としては、マイクロプロセッサ、マイクロコントローラ、DSPプロセッサ、およびソフトウェアを実行し得る他の回路を含む。ソフトウェアは、ソフトウェア、ファームウェア、ミドルウェア、マイクロコード、ハードウェア記述言語などの名称にかかわらず、命令、データ、またはそれらの任意の組合せを意味すると広く解釈されたい。機械可読媒体は、例として、RAM（ランダムアクセスメモリ）、フラッシュメモリ、ROM（読取り専用メモリ）、PROM（プログラマブル読取り専用メモリ）、EPROM（消去可能プログラマブル読取り専用メモリ）、EEPROM（電気消去可能プログラマブル読取り専用メモリ）、レジスタ、磁気ディスク、光ディスク、ハードドライブ、または任意の他の好適な記憶媒体、あるいはそれらの任意の組合せを含み得る。機械可読媒体はコンピュータプログラム製品において実施され得る。コンピュータプログラム製品はパッケージング材料を備え得る。

【0337】

[0274] ハードウェア実装形態では、機械可読媒体は、プロセッサとは別個の処理システムの一部であり得る。しかしながら、当業者なら容易に理解するように、機械可読媒体またはその任意の部分は処理システムの外部にあり得る。例として、機械可読媒体は、すべてバスインターフェースを介してプロセッサによってアクセスされ得る、伝送線路、データによって変調された搬送波、および/またはデバイスとは別個のコンピュータ製品を含み得る。代替的に、または追加で、機械可読媒体またはその任意の部分は、キャッシュおよび/または汎用レジスタファイルがそうであり得るように、プロセッサに統合され得る。

【0338】

[0275] 処理システムは、すべて外部バスアーキテクチャを介して他のサポート回路と互いにリンクされる、プロセッサ機能を提供する1つまたは複数のマイクロプロセッサと、機械可読媒体の少なくとも一部分を提供する外部メモリとをもつ汎用処理システムとして構成され得る。代替的に、処理システムは、プロセッサをもつASIC（特定用途向け集積回路）と、バスインターフェースと、ユーザインターフェースと、サポート回路と、単一のチップに統合された機械可読媒体の少なくとも一部分とを用いて、あるいは1つまたは複数のFPGA（フィールドプログラマブルゲートアレイ）、PLD（プログラマブル論理デバイス）、コントローラ、ステートマシン、ゲート論理、個別ハードウェア構成要素、もしくは他の好適な回路、または本開示全体にわたって説明した様々な機能を実行し得る回路の任意の組合せを用いて、実装され得る。当業者なら、特定の適用例と、全体的なシステムに課される全体的な設計制約とに応じて、どのようにしたら処理システムについて説明した機能を最も良く実装し得るかを理解されよう。

【0339】

[0276] 機械可読媒体はいくつかのソフトウェアモジュールを備え得る。ソフトウェアモジュールは、プロセッサによって実行されたときに、処理システムに様々な機能を実行させる命令を含む。ソフトウェアモジュールは、送信モジュールと受信モジュールとを含み得る。各ソフトウェアモジュールは、単一の記憶デバイス中に常駐するか、または複数の記憶デバイスにわたって分散され得る。例として、トリガイベントが発生したとき、ソフトウェアモジュールがハードドライブからRAMにロードされ得る。ソフトウェアモジュールの実行中、プロセッサは、アクセス速度を高めるために、命令のいくつかをキャッシュにロードし得る。次いで、1つまたは複数のキャッシュラインが、プロセッサによる実行のために汎用レジスタファイルにロードされ得る。以下でソフトウェアモジュールの機

能に言及する場合、そのような機能は、そのソフトウェアモジュールからの命令を実行したときにプロセッサによって実装されることが理解されよう。

【0340】

[0277]ソフトウェアで実装される場合、機能は、1つまたは複数の命令またはコードとしてコンピュータ可読媒体上に記憶されるか、あるいはコンピュータ可読媒体を介して送信され得る。コンピュータ可読媒体は、ある場所から別の場所へのコンピュータプログラムの転送を可能にする任意の媒体を含む、コンピュータ記憶媒体と通信媒体の両方を含む。記憶媒体は、コンピュータによってアクセスされ得る任意の利用可能な媒体であり得る。限定ではなく例として、そのようなコンピュータ可読媒体は、RAM、ROM、EEPROM、CD-ROMまたは他の光ディスクストレージ、磁気ディスクストレージまたは他の磁気記憶デバイス、あるいは命令またはデータ構造の形態の所望のプログラムコードを搬送または記憶するために使用され得、コンピュータによってアクセスされ得る、任意の他の媒体を備えることができる。また、いかなる接続もコンピュータ可読媒体を適切に名づけられる。たとえば、ソフトウェアが、同軸ケーブル、光ファイバーケーブル、ツイストペア、デジタル加入者回線(DSL)、または赤外線(IR)、無線、およびマイクロ波などのワイヤレス技術を使用して、ウェブサイト、サーバ、または他のリモートソースから送信される場合、同軸ケーブル、光ファイバーケーブル、ツイストペア、DSL、または赤外線、無線、およびマイクロ波などのワイヤレス技術は、媒体の定義に含まれる。本明細書で使用するディスク(disk)およびディスク(disc)は、コンパクトディスク(disc)(CD)、レーザーディスク(登録商標)(disc)、光ディスク(disc)、デジタル多用途ディスク(disc)(DVD)、フロッピー(登録商標)ディスク(disk)、およびBlu-ray(登録商標)ディスク(disc)を含み、ディスク(disk)は、通常、データを磁氣的に再生し、ディスク(disc)は、データをレーザーで光学的に再生する。したがって、いくつかの態様では、コンピュータ可読媒体は非一時的コンピュータ可読媒体(たとえば、有形媒体)を備え得る。さらに、他の態様では、コンピュータ可読媒体は一時的コンピュータ可読媒体(たとえば、信号)を備え得る。上記の組合せもコンピュータ可読媒体の範囲内に含まれるべきである。

10

20

【0341】

[0278]したがって、いくつかの態様は、本明細書で提示する動作を実行するためのコンピュータプログラム製品を備え得る。たとえば、そのようなコンピュータプログラム製品は、本明細書で説明する動作を実行するために1つまたは複数のプロセッサによって実行可能である命令を記憶した(かつ/または符号化した)コンピュータ可読媒体を備え得る。いくつかの態様では、コンピュータプログラム製品はパッケージング材料を含み得る。

30

【0342】

[0279]さらに、本明細書で説明した方法および技法を実行するためのモジュールおよび/または他の適切な手段は、適用可能な場合にデバイスによってダウンロードされ、かつ/または他の方法で取得され得ることを諒解されたい。たとえば、そのようなデバイスは、本明細書で説明した方法を実施するための手段の転送を可能にするためにサーバに結合され得る。代替的に、本明細書で説明した様々な方法は、デバイスが記憶手段をデバイスに結合または提供すると様々な方法を得ることができるように、記憶手段(たとえば、RAM、ROM、コンパクトディスク(CD)またはフロッピーディスクなどの物理記憶媒体など)によって提供され得る。その上、本明細書で説明した方法および技法をデバイスに与えるための任意の他の好適な技法が利用され得る。

40

【0343】

[0280]特許請求の範囲は、上記で示した厳密な構成および構成要素に限定されないことを理解されたい。上記で説明した方法および装置の構成、動作および詳細において、特許請求の範囲から逸脱することなく、様々な改変、変更および変形が行われ得る。

【図 1】

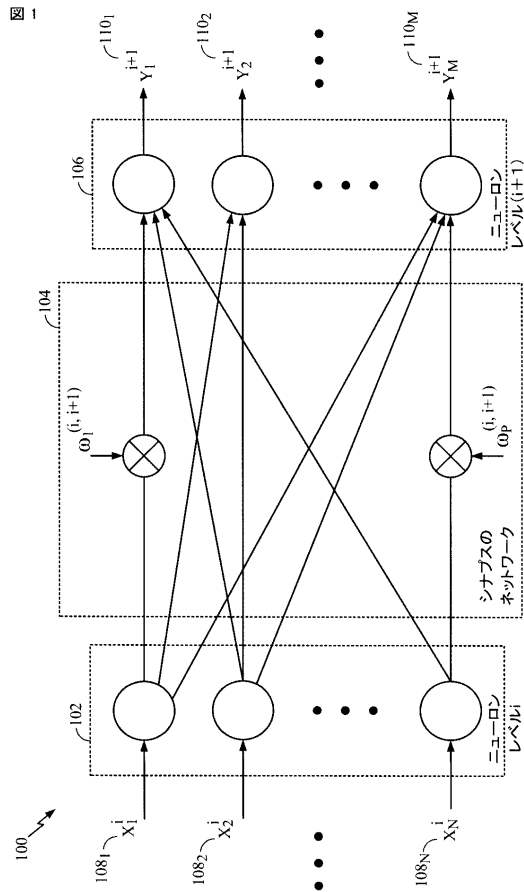


FIG. 1

【図 2】

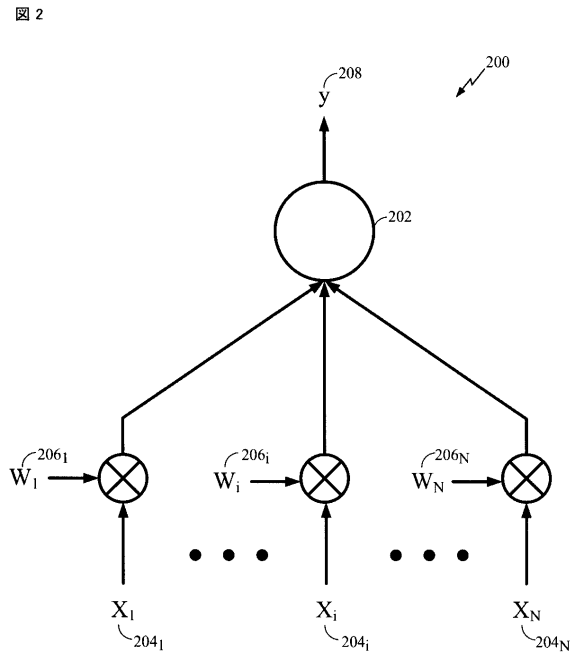


FIG. 2

【図 3】

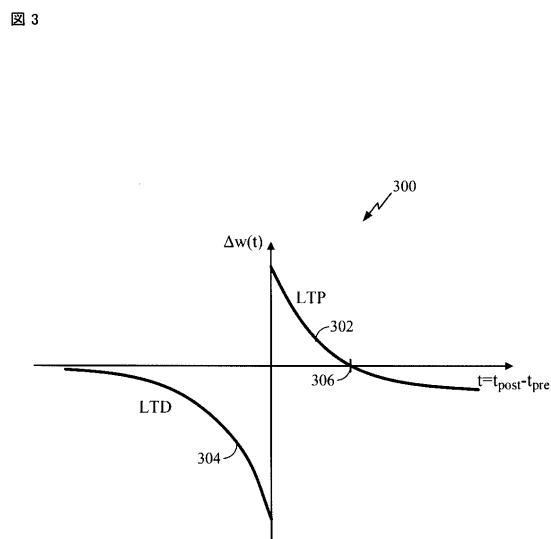


FIG. 3

【図 4】

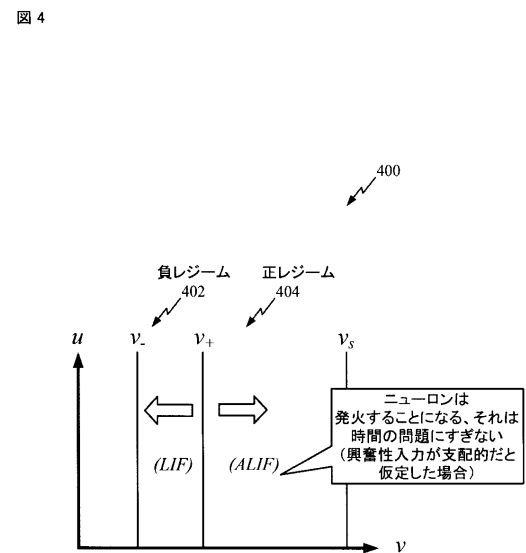
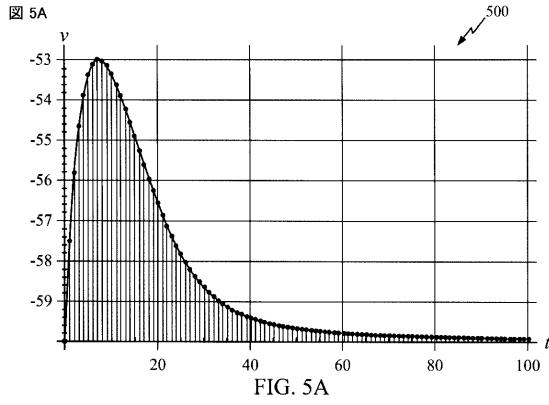
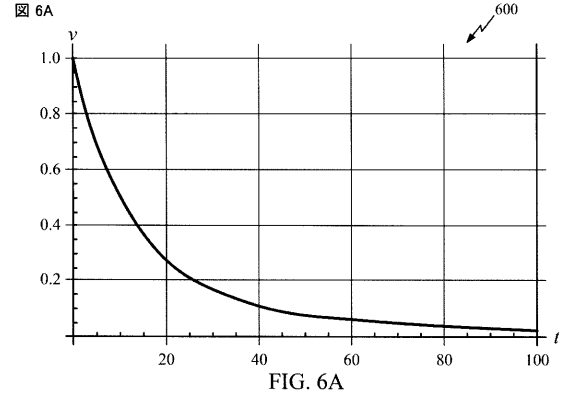


FIG. 4

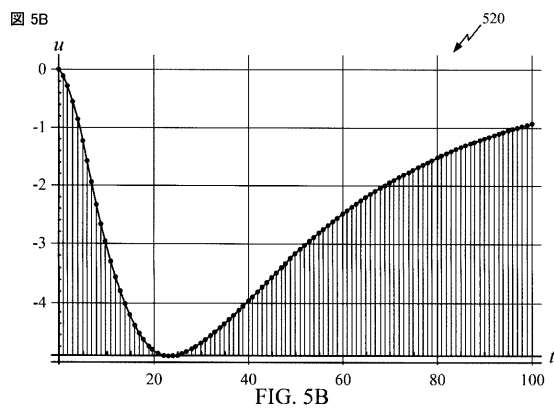
【図 5 A】



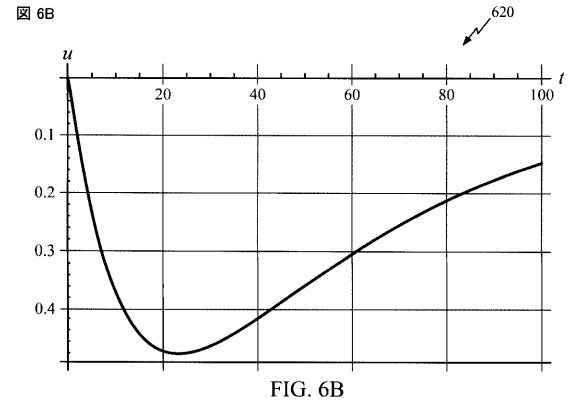
【図 6 A】



【図 5 B】



【図 6 B】



【図 7】

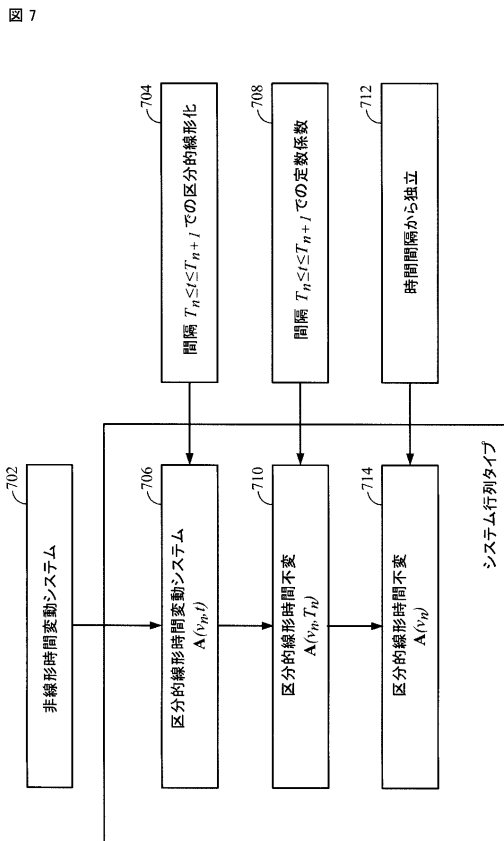


FIG. 7

【図 8】

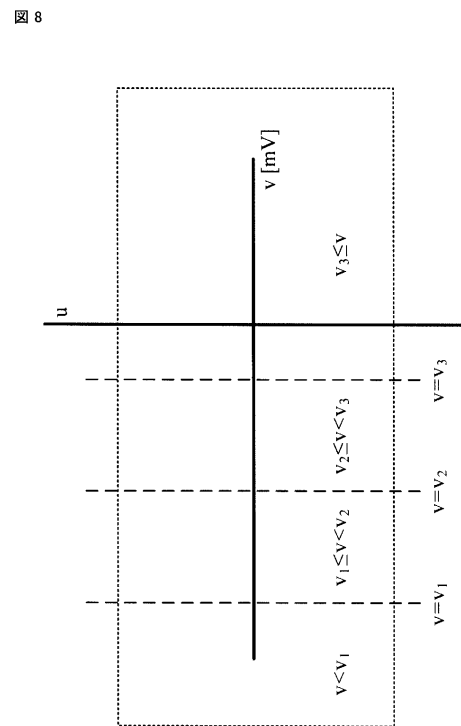


FIG. 8

【図 9】

図 9

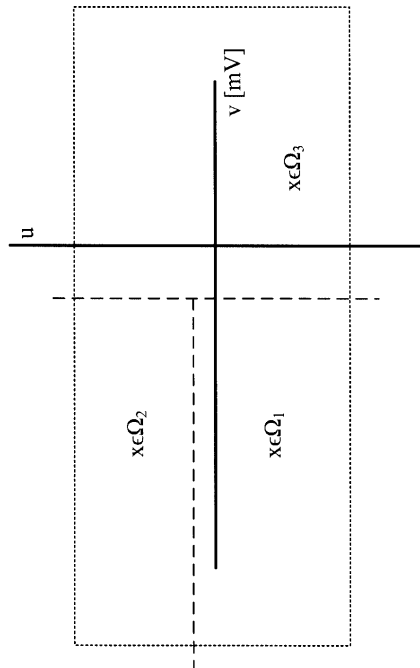


FIG. 9

【図 10】

図 10

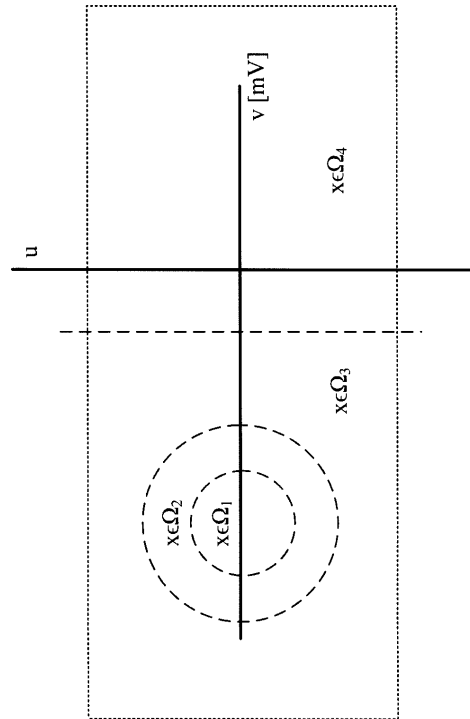


FIG. 10

【図 11】

図 11

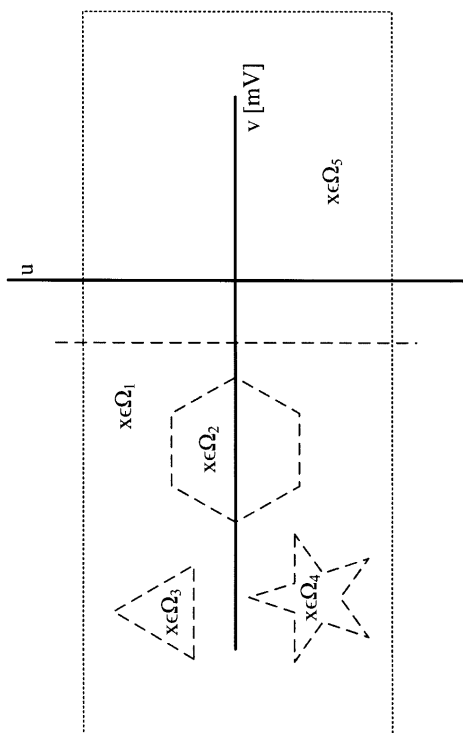


FIG. 11

【図 12 A】

図 12A

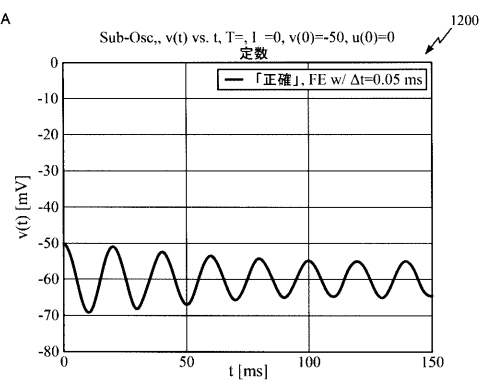


FIG. 12A

【図 12 B】

図 12B

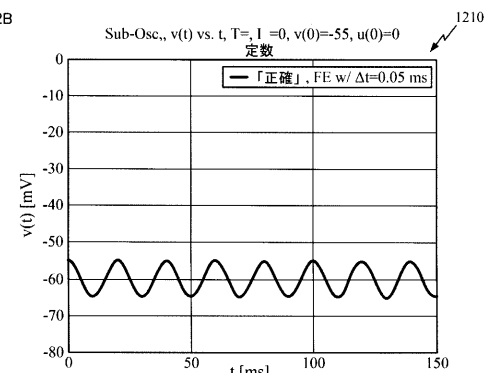
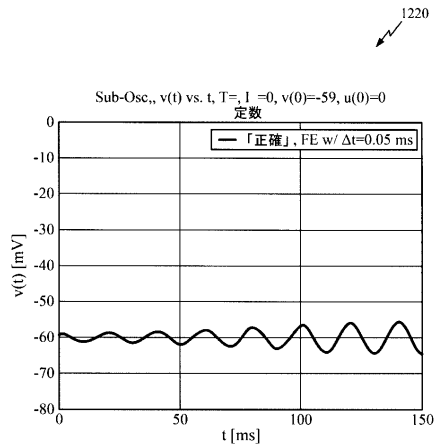


FIG. 12B

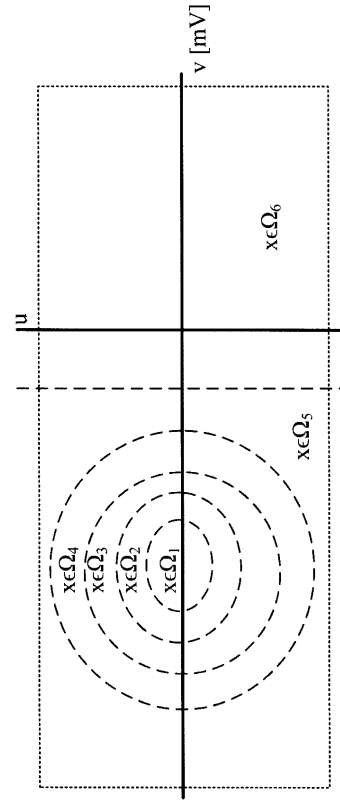
【図 12C】

図 12C



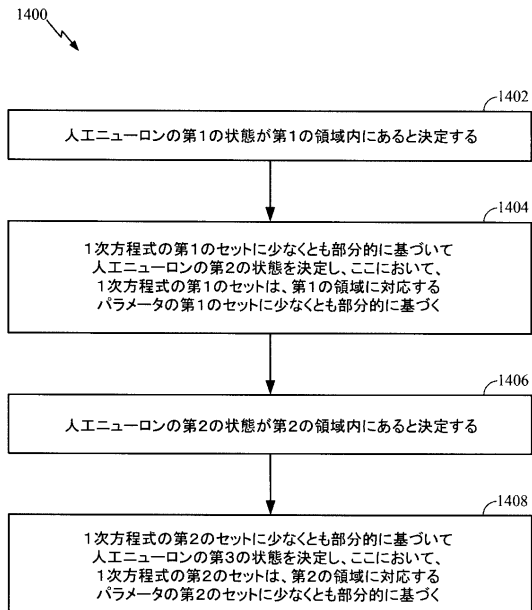
【図 13】

図 13



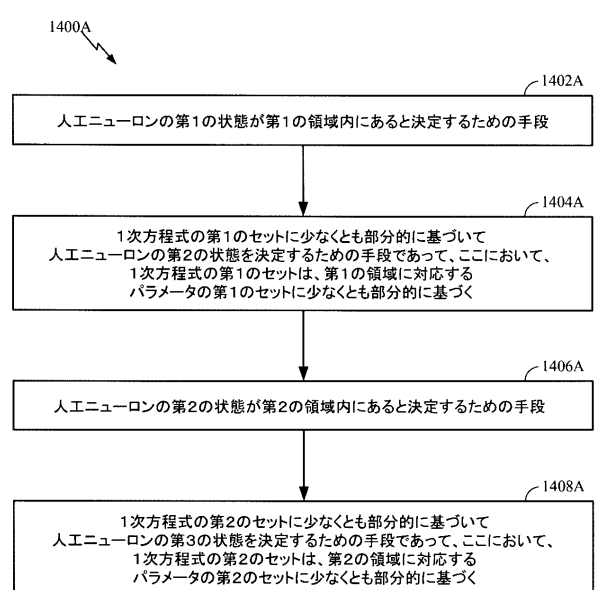
【図 14】

図 14



【図 14A】

図 14A



【図 15 A】

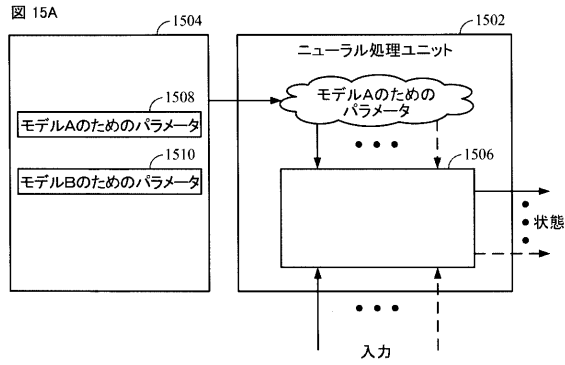


FIG. 15A

【図 15 C】

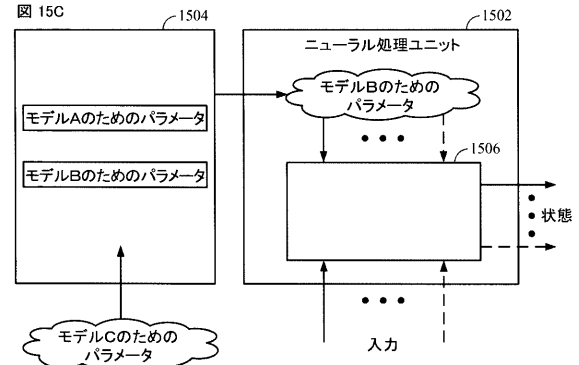


FIG. 15C

【図 15 B】

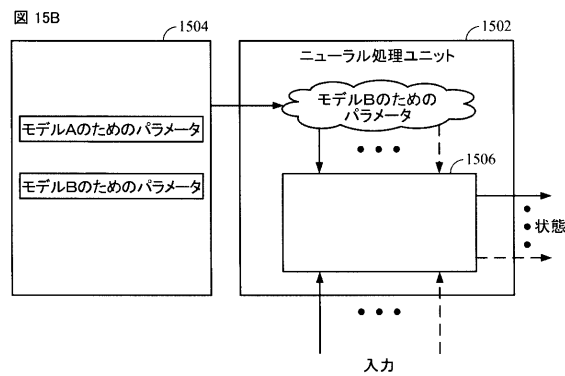


FIG. 15B

【図 15 D】

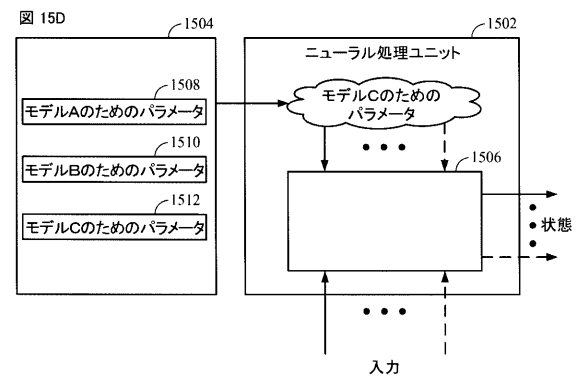


FIG. 15D

【図 16】

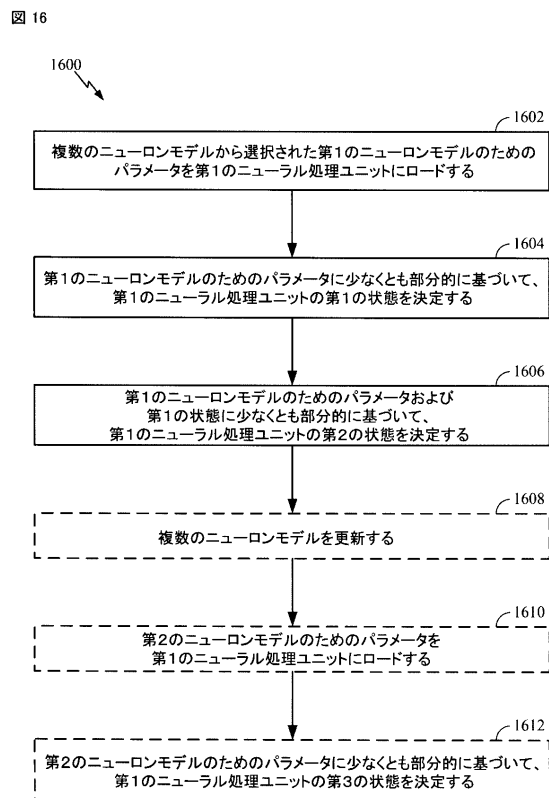


FIG. 16

【図 16 A】

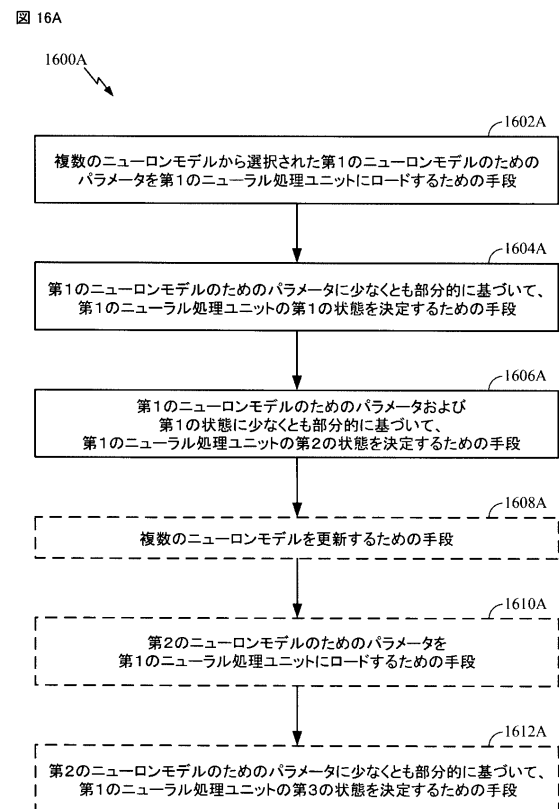


FIG. 16A

【図 17】

図 17

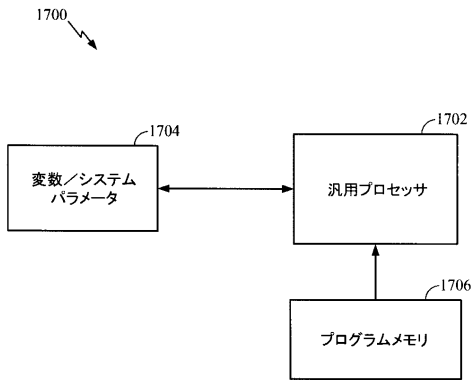


FIG. 17

【図 18】

図 18

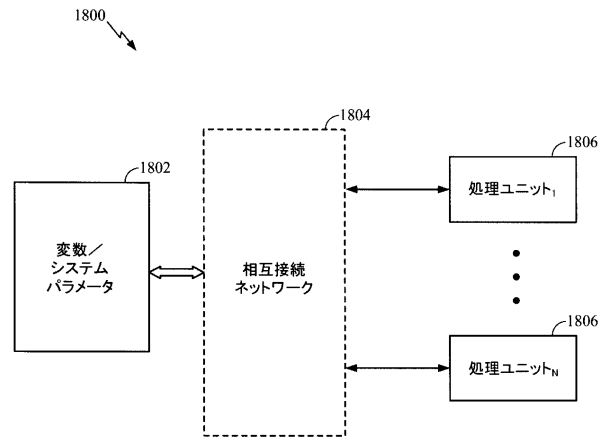


FIG. 18

【図 19】

図 19

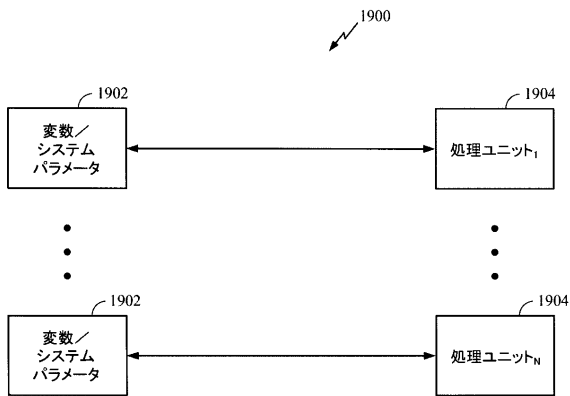


FIG. 19

【図 20】

図 20

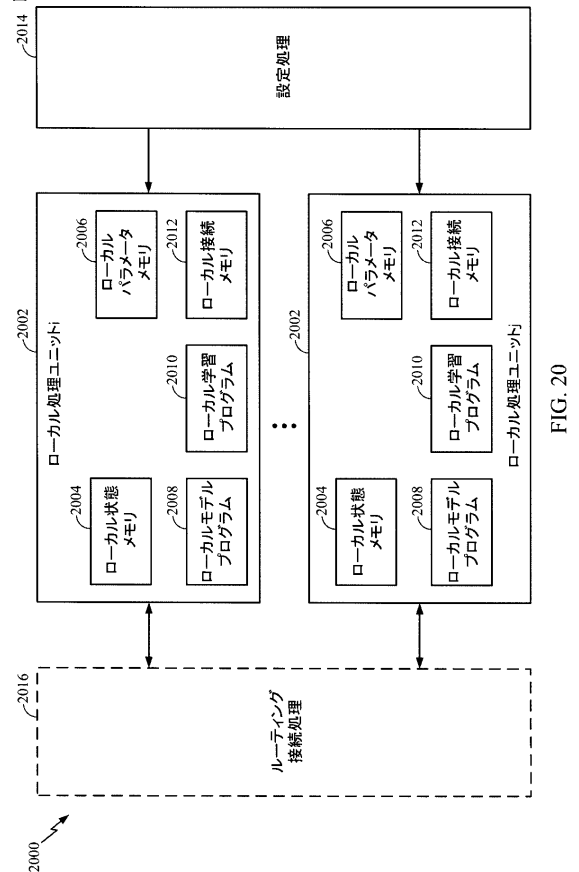


FIG. 20

【図 21】

図 21

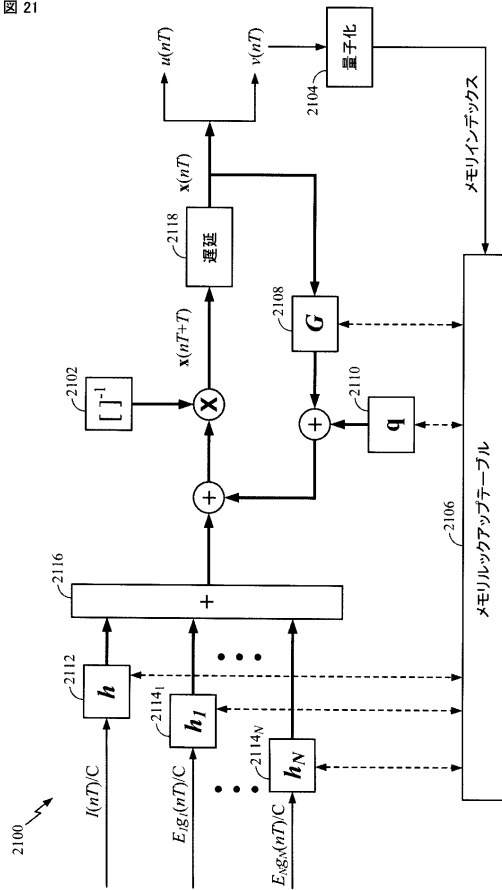


FIG. 21

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2013/068531

A. CLASSIFICATION OF SUBJECT MATTER

INV. G06N3/04
ADD.

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G06N

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPO-Internal, WPI Data, INSPEC

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	A. RAST, F. GALLUPPI, S. DAVIES, L. PLANA, C. PATTERSON, T. SHARP, D. LESTER, S. FURBER: "Concurrent heterogeneous neural model simulation on real-time neuromimetic hardware", NEURAL NETWORKS, vol. 24, no. 9, 2 July 2011 (2011-07-02), pages 961-978, XP028298415, DOI: 10.1016/j.neunet.2011.06.014 the whole document	1-35
X	WO 2011/146147 A1 (UNIV CALIFORNIA [US]; PALMER DOUGLAS A [US]; FLOREA MICHAEL [US]) 24 November 2011 (2011-11-24) the whole document; in particular paragraphs 34, 42 and 80	1-35

☒ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"Z" document member of the same patent family

Date of the actual completion of the international search

28 January 2014

Date of mailing of the international search report

05/02/2014

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel: (+31-70) 340-2040,
Fax: (+31-70) 340-3016

Authorized officer

Douarche, Nicolas

INTERNATIONAL SEARCH REPORT

International application No

PCT/US2013/068531

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 1 172 763 A2 (IBM [US]) 16 January 2002 (2002-01-16) the whole document; in particular the figures -----	1-35

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2013/068531

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
WO 2011146147	A1	24-11-2011	CA 2799167 A1 24-11-2011
			CN 102947818 A 27-02-2013
			EP 2572293 A1 27-03-2013
			JP 2013529342 A 18-07-2013
			KR 20130111956 A 11-10-2013
			US 2011289034 A1 24-11-2011
			WO 2011146147 A1 24-11-2011

EP 1172763	A2	16-01-2002	NONE

フロントページの続き

(31)優先権主張番号 61/756,889
(32)優先日 平成25年1月25日(2013.1.25)
(33)優先権主張国 米国(US)
(31)優先権主張番号 14/070,659
(32)優先日 平成25年11月4日(2013.11.4)
(33)優先権主張国 米国(US)

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(72)発明者 パドバニ、ロバート
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
(72)発明者 ヨン、ユン・チュル
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5